

(19) 日本国特許庁 (JP)

(12) 公表特許公報 (A)

(11) 特許出願公表番号

特表2008-536450

(P2008-536450A)

(43) 公表日 平成20年9月4日 (2008.9.4)

(51) Int.Cl.		F I		テーマコード (参考)
HO4N 7/32	(2006.01)	HO4N 7/137	Z	5C057
HO4N 11/04	(2006.01)	HO4N 11/04	A	5C059

審査請求 未請求 予備審査請求 未請求 (全 31 頁)

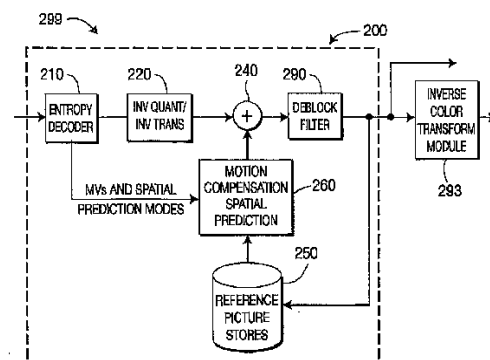
(21) 出願番号 特願2008-506469 (P2008-506469) (86) (22) 出願日 平成18年3月16日 (2006.3.16) (85) 翻訳文提出日 平成19年12月7日 (2007.12.7) (86) 国際出願番号 PCT/US2006/009587 (87) 国際公開番号 W02006/113003 (87) 国際公開日 平成18年10月26日 (2006.10.26) (31) 優先権主張番号 60/671, 255 (32) 優先日 平成17年4月13日 (2005.4.13) (33) 優先権主張国 米国 (US) (31) 優先権主張番号 60/700, 834 (32) 優先日 平成17年7月20日 (2005.7.20) (33) 優先権主張国 米国 (US)	(71) 出願人 501263810 トムソン ライセンシング Thomson Licensing フランス国, エフ-92100 ブロー ニュ ビヤンクール, ケ アルフォンス ル ガロ, 46番地 46 Quai A. Le Gallo , F-92100 Boulogne- Billancourt, France (74) 代理人 100115864 弁理士 木越 力 (74) 代理人 100118496 弁理士 青山 耕三
---	---

最終頁に続く

(54) 【発明の名称】 ビデオ復号化のための方法および装置

(57) 【要約】

ビデオ符号器、ビデオ復号器、および対応する方法が提供される。画像ブロックのためのビデオ信号データを符号化するビデオ符号器は、共通の予測器を使用して、ビデオ信号データのすべての色成分を符号化 (315) するための符号器 (100) を含む。画像ブロックのためのビデオ信号データを復号化するビデオ復号器は、共通の予測器を使用して、ビデオ信号データのすべての色成分を復号化 (430) するための復号器 (200) を含む。加えて、画像ブロックのための信号データを符号化および復号化する装置および方法は、ビデオ信号データの色成分を、それに残差色変換を適用することなく符号化 / 復号化するための符号器および復号器を含む。さらに、画像ブロックのためのビデオ信号データを符号化 / 復号化するビデオ符号器および復号器は、ビデオ信号データの色成分毎に独自の予測器を使用して、ビデオ信号データを符号化 / 復号化するための符号器および復号器を含む。



【特許請求の範囲】

【請求項 1】

画像ブロックのためのビデオ信号データを復号化するためのビデオ復号器であって、共通の予測器を使用して、前記ビデオ信号データのすべての色成分を復号化するための復号器（200）を含む、前記ビデオ復号器。

【請求項 2】

前記共通の予測器が、前記ビデオ信号データの輝度および色度成分の両方に対して使用される輝度予測器である、請求項 1 に記載のビデオ復号器。

【請求項 3】

前記復号器（200）が、前記ビデオ信号データの前記色成分のすべてに対して共通の空間予測モードを使用する、請求項 1 に記載のビデオ復号器。

10

【請求項 4】

前記共通の空間予測モードが、国際電気通信連合電気通信標準化部門の H.264 規格の `prev__intra8x8__pred__mode__flag`、`rem__intra8x8__pred__mode`、`prev__intra4x4__pred__mode__flag`、および `rem__intra4x4__pred__mode` パラメータによって設定される、請求項 3 に記載のビデオ復号器。

【請求項 5】

前記復号器（200）が、B フレームおよび P フレームについて、前記ビデオ信号データの前記色成分のすべてに対して共通の補間フィルタを使用する、請求項 1 に記載のビデオ復号器。

20

【請求項 6】

前記画像ブロックが、それに残差色変換を適用することなく復号化される、請求項 1 に記載のビデオ復号器。

【請求項 7】

前記ビデオ信号データのサンプリングが、国際電気通信連合電気通信標準化部門の H.264 規格の 4:4:4、4:2:2、および 4:2:0 の何れかに対応する、請求項 1 に記載のビデオ復号器。

【請求項 8】

画像ブロックのためのビデオ信号データを復号化するための方法であって、共通の予測器を使用して、前記ビデオ信号データのすべての色成分を復号化（430）するステップを含む、前記方法。

30

【請求項 9】

前記共通の予測器が、前記ビデオ信号データの輝度および色度成分の両方に対して使用される輝度予測器である、請求項 8 に記載の方法。

【請求項 10】

共通の空間予測モードが、前記ビデオ信号データの前記色成分のすべてに対して使用される、請求項 8 に記載の方法。

【請求項 11】

前記共通の空間予測モードが、国際電気通信連合電気通信標準化部門の H.264 規格の `prev__intra8x8__pred__mode__flag`、`rem__intra8x8__pred__mode`、`prev__intra4x4__pred__mode__flag`、および `rem__intra4x4__pred__mode` パラメータによって設定される、請求項 10 に記載の方法。

40

【請求項 12】

共通の補間フィルタが、B フレームおよび P フレームについて、前記ビデオ信号データの前記色成分のすべてに対して使用される、請求項 8 に記載の方法。

【請求項 13】

前記復号化ステップが、前記ビデオ信号データの前記色成分のすべてを、それらに残差色変換を適用することなく復号化する、請求項 8 に記載の方法。

50

【請求項 14】

前記復号化ステップに後続する後処理ステップにおいて、前記ビデオ信号データ上で逆色変換を実行(464)するステップをさらに含む、請求項8に記載の方法。

【請求項 15】

前記ビデオ信号データのサンプリングが、国際電気通信連合電気通信標準化部門のH.264規格の4:4:4、4:2:2、および4:2:0フォーマットの何れかに対応する、請求項8に記載の方法。

【発明の詳細な説明】

【技術分野】

【0001】

10

本出願は、2005年4月13日に出願された米国仮特許出願第60/671,255号、および2005年7月20日に出願された米国仮特許出願第60/700,834号の優先権を主張する。さらに、本出願は、各々が本出願と併せて出願された、整理番号がPU050051、PU060023の「METHOD AND APPARATUS FOR VIDEO ENCODING (ビデオ符号化のための方法および装置)」と題する米国特許出願、整理番号がPU060030の「METHOD AND APPARATUS FOR VIDEO DECODING (ビデオ復号化のための方法および装置)」と題する米国特許出願、および整理番号がPU050159の「METHOD AND APPARATUS FOR VIDEO ENCODING AND DECODING (ビデオ符号化および復号化のための方法および装置)」と題する米国特許出願

20

【0002】

本発明は一般に、ビデオ符号器(encoder:エンコーダ)および復号器(decoder:デコーダ)に関し、より詳細には、ビデオ符号化および復号化のための方法および装置に関する。

【背景技術】

【0003】

現在、国際電気通信連合電気通信標準化部門(ITU-T)のH.264規格(以降「H.264規格」)の4:4:4フォーマットは、3つのチャンネルのうちの1つだけを輝度(luma:ルマ)として符号化し、他の2つのチャンネルは、より低効率のツールを使用して、色度(chroma:クロマ)として符号化される。符号復号器(codec:コーデック)への入力、すべての入力成分においてフル解像度を有する4:4:4フォーマットをとる場合、3つの入力成分のうちの2つをより低効率の色度符号化アルゴリズムを用いて符号化することは、それら2つのチャンネルにおけるより多くのビットの使用をもたらす。この問題は、イントラ・フレームにおいてより顕著である。例えば、イントラ・オンリー・モード(Intra-Only mode)で動作するH.264規格は、40dB(PSNR)以上において、全体的圧縮品質がJPEG2k(JPEG2000)よりも低効率である。

30

【発明の開示】

【発明が解決しようとする課題】

40

【0004】

従って、上述した従来技術の問題点を克服するビデオ符号化および復号化のための方法および装置をもつことが望ましく、非常に有利である。

【課題を解決するための手段】

【0005】

上記およびその他の従来技術の問題点および不都合は、ビデオ符号化および復号化のための方法および装置に関する本発明によって対処される。

【0006】

本発明の一態様によれば、画像ブロックのためのビデオ信号データを符号化するためのビデオ符号器が提供される。ビデオ符号器は、共通の予測器を使用してビデオ信号データ

50

のすべての色成分を符号化するための符号器を含む。

【0007】

本発明の別の態様によれば、画像ブロックのためのビデオ信号データを符号化するための方法が提供される。この方法は、共通の予測器を使用してビデオ信号データのすべての色成分を符号化するステップを含む。

【0008】

本発明のまた別の態様によれば、画像ブロックのためのビデオ信号データを復号化するためのビデオ復号器が提供される。ビデオ復号器は、共通の予測器を使用してビデオ信号データのすべての色成分を復号化するための復号器を含む。

【0009】

本発明のさらに別の態様によれば、画像ブロックのためのビデオ信号データを復号化するための方法が提供される。この方法は、共通の予測器を使用してビデオ信号データのすべての色成分を復号化するステップを含む。

【0010】

本発明の上記およびその他の態様、特徴、および利点は、添付の図面と併せて読むための、例示的な実施形態についての以下の詳細な説明から明らかとなるであろう。

【0011】

本発明は、下記の例示的な図によって、より良く理解することができる。

【発明を実施するための最良の形態】

【0012】

本発明は、ビデオ信号データをビデオ符号化および復号化するための方法および装置に関する。本発明は主として、国際電気通信連合電気通信標準化部門（ITU-T）のH.264規格の4:4:4フォーマットを使用してサンプリングされるビデオ信号データに関して説明するが、本発明が、本発明の範囲を維持しながら、H.264規格のその他のフォーマット（例えば、4:2:2および/または4:2:0フォーマット）、ならびにその他のビデオ圧縮規格を使用してサンプリングされるビデオ信号データにも適用され得ることを理解されたい。

【0013】

本発明の原理による方法および装置が、輝度または色度圧縮アルゴリズム用の新しいツールの使用を必要としないことを理解されたい。代わりに、既存の輝度符号化ツールを使用することができる。従って、それから生じる1つの有利な結果は、下位互換性を保ち、且つ既存のH.264（またはその他の適用可能な）規格に対する変更を最小限に抑えながら、4:4:4フォーマットの符号化性能を最大化できることである。

【0014】

一実施形態において構成される本発明の原理によれば、例えば、4:4:4コンテンツの3つの成分チャンネルのすべてを符号化するために、輝度符号化アルゴリズムが使用される。この実施形態の利点は、4:4:4コンテンツを圧縮するための全体的な符号化性能の、従来技術に対する改善を含む。現在、既存のH.264規格では、3つのチャンネルのうちの1つだけが、輝度として符号化され、他の2つは、より低効率のツールを使用して、色度として符号化される。

【0015】

さらに、一実施形態において構成される本発明の原理によれば、前処理ステップとして、色変換が実行される。従って、この実施形態によれば、圧縮ループ内では、残差色変換（RCT: Residual Color Transform）は実行されない。この実施形態の利点は、すべての色フォーマット間で一貫性のある符号器/復号器アーキテクチャの提供を含む。

【0016】

さらに、一実施形態において構成される本発明の原理によれば、3つの成分すべてに対して同じ動き/空間予測モードが使用される。この実施形態の利点は、符復号化の複雑さの低減、および下位互換性を含む。

10

20

30

40

50

【 0 0 1 7 】

また、別の実施形態によれば、3つの成分すべてに対して同じ予測器を使用する代わりに、3つの成分に対して3つの制限された空間予測器からなる組（またはその一部）が利用されてよい。この実施形態の利点は、4：4：4 コンテンツを圧縮するための全体的な符号化性能の、従来技術に対する改善を含む。

【 0 0 1 8 】

上記および以下本明細書で説明する様々な実施形態は、独立型の実施形態として実施することができ、または当業者であれば容易に理解できる方式で組み合わせることができる。従って、例えば、第1の組合せ実施形態では、3つの成分チャンネルのすべてを符号化するために、輝度符号化アルゴリズムが有利に使用され、前処理ステップとして、色変換が実行され、3つの成分チャンネルすべてに対して、単一の予測器が使用される。第2の組合せ実施形態では、3つの成分チャンネルのすべてを符号化するために、輝度符号化アルゴリズムが有利に使用され、前処理ステップとして、色変換が実行され、3つの成分に対して、3つの制限された空間予測器からなる組（またはその一部）が利用されてよい。もちろん、上述したように、本発明の範囲を維持しながら、本明細書で提供される本発明の原理の教示に鑑みて、様々な実施形態のその他の組合せを実施することもできる。

【 0 0 1 9 】

本説明は、本発明の原理について説明する。従って、本明細書で明示的に説明されまたは示されていないが、本発明の原理を実施し、本発明の主旨および範囲に含まれる様々な構成を、当業者が考案できることが理解されよう。

【 0 0 2 0 】

本明細書で述べられるすべての例および条件的表現は、本発明の原理および発明者が当技術分野の発展のために提供した概念を理解する際に、読者を教育的目的で支援することを意図しており、そのような具体的に述べられた例および条件に限定するものではないと解釈すべきである。

【 0 0 2 1 】

さらに、本発明の原理、態様、および実施形態、ならびに本発明の具体的な例について述べる本明細書のすべての言説は、本発明の構造的および機能的均等物の両方を包含することを意図している。加えて、そのような均等物が、現在知られている均等物および将来開発される均等物の両方、すなわち、構造に関わりなく同じ機能を実行する開発された任意の要素を含むことが意図されている。

【 0 0 2 2 】

従って、例えば、本明細書で提示されるブロック図が、本発明の原理を実施する例示的な回路の概念図を代表することは、当業者であれば理解されよう。同様に、フローチャート、フロー図、状態遷移図、および擬似コードなどが、実質的にコンピュータ可読媒体内に表現され、コンピュータまたはプロセッサが明示的に示されているかどうかに関わらず、コンピュータまたはプロセッサによってそのように実行される様々なプロセスを代表することが理解されよう。

【 0 0 2 3 】

図に示された様々な要素の機能は、専用ハードウェアの使用および適切なソフトウェアと共同するソフトウェアを実行可能なハードウェアの使用を通して提供することができる。プロセッサによって提供される場合、機能は、単一の専用プロセッサによって、単一の共用プロセッサによって、または共用されるものがあってもよい複数の個別プロセッサによって提供することができる。さらに、「プロセッサ」または「コントローラ」という用語の明示的な使用は、ソフトウェアを実行可能なハードウェアを排他的に指示すると解釈すべきではなく、デジタル信号プロセッサ（「DSP」）ハードウェア、ソフトウェアを保存するための読み取り専用メモリ（「ROM」）、ランダム・アクセス・メモリ（「RAM」）、および不揮発性記憶装置を、これらに限定することなく、暗黙に含んでよい。

【 0 0 2 4 】

従来のおよび／またはカスタムのその他のハードウェアを含んでもよい。同様に、図に示されたスイッチは、どれも概念的なものに過ぎない。それらの機能は、プログラム・ロジックの動作を通じて、専用ロジックを通じて、プログラム制御と専用ロジックとの対話を通じて、または手動的にさえも実施することができ、特定の技法は、文脈からより具体的に理解されるように、作成者によって選択可能である。

【0025】

本明細書に添付された特許請求の範囲において、指定された機能を実行する手段として表されるどの要素も、例えば、a) その機能を実行する回路要素の組合せ、またはb) 任意の形式の、従って、ファームウェアもしくはマイクロコードを含むソフトウェアであって、そのソフトウェアを動作させるための適切な回路と組み合わせられて機能を実行するソフトウェアを含む、その機能を実行する任意の方法を包含することが意図されている。そのような特許請求の範囲によって確定される本発明は、様々な述べられた手段によって提供される機能が、特許請求の範囲が要求する方式で、組み合わせられ、集められるという事実にある。従って、それらの機能を提供できる任意の手段は、本明細書に示される手段と均等であると見なされる。

【0026】

図1に移ると、例示的なビデオ符号化装置が、参照番号199によって全体的に示されている。ビデオ符号化装置199は、ビデオ符号器100と、符号化前色変換モジュール(pre-encoding color transform module)105を含む。

【0027】

符号化前色変換モジュール105は、ビデオ信号をビデオ符号器100に入力する前に、ビデオ信号の色前処理(color pre-processing)を実行するためのものである。符号化前色変換モジュール105によって実行される色前処理を、以下本明細書でさらに説明する。符号化前色変換モジュール105は、いくつかの実施形態では省略できることを理解されたい。

【0028】

符号化前色変換モジュール105の入力およびビデオ符号器100の入力は、ビデオ符号化装置199の入力として入手可能である。

【0029】

符号化前色変換モジュール105の出力は、ビデオ符号器100の入力と信号通信で接続される。

【0030】

ビデオ符号器100の入力は、加算接合器(summing junction)110の非反転入力と信号通信で接続される。加算接合器110の出力は、変換器/量子化器120と信号通信で接続される。変換器/量子化器120の出力は、エントロピー符号器140と信号通信で接続される。エントロピー符号器140の出力は、ビデオ符号器100の出力として、またビデオ符号化装置199の出力としても利用可能である。

【0031】

変換器/量子化器120の出力はさらに、逆変換器/量子化器150と信号通信で接続される。逆変換器/量子化器150の出力は、デブロック・フィルタ(deblock filter)160の入力と信号通信で接続される。デブロック・フィルタ160の出力は、参照ピクチャ・ストア(reference picture stores)170と信号通信で接続される。参照ピクチャ・ストア170第1の出力は、動きおよび空間予測推定器180の第1の入力と信号通信で接続される。ビデオ符号器100への入力はさらに、動きおよび空間予測推定器180の第2の入力と信号通信で接続される。動きおよび空間予測推定器180の出力は、動きおよび空間予測補償器190の第1の入力と信号通信で接続される。参照ピクチャ・ストア170第2の出力は、動きおよび空間補償器190の第2の入力と信号通信で接続される。動きおよび空間補償器190の出力は、加算接合器110の反転入力と信号通信で接続される。

【 0 0 3 2 】

図 2 に移ると、例示的なビデオ復号化装置が、参照番号 2 9 9 によって全体的に示されている。ビデオ復号化装置 2 9 9 は、ビデオ復号器 2 0 0 と、復号化後逆色変換モジュール 2 9 3 を含む。

【 0 0 3 3 】

ビデオ復号器 2 0 0 の入力、ビデオ復号化装置 2 9 9 の入力として入手可能である。ビデオ復号器 2 0 0 への入力は、エントロピー復号器 2 1 0 の入力と信号通信で接続される。エントロピー復号器 2 1 0 の第 1 の出力は、逆量子化器 / 変換器 2 2 0 の入力と信号通信で接続される。逆量子化器 / 変換器 2 2 0 の出力は、加算接合器 2 4 0 の第 1 の入力と信号通信で接続される。

10

【 0 0 3 4 】

加算接合器 2 4 0 の出力は、デブロック・フィルタ 2 9 0 と信号通信で接続される。デブロック・フィルタ 2 9 0 の出力は、参照ピクチャ・ストア 2 5 0 と信号通信で接続される。参照ピクチャ・ストア 2 5 0 は、動きおよび空間予測補償器 2 6 0 の第 1 の入力と信号通信で接続される。動きおよび空間予測補償器 2 6 0 の出力は、加算接合器 2 4 0 の第 2 の入力と信号通信で接続される。エントロピー復号器 2 1 0 の第 2 の出力は、動き補償器 2 6 0 の第 2 の入力と信号通信で接続される。デブロック・フィルタ 2 9 0 の出力は、ビデオ復号器 2 0 0 の出力として、またビデオ復号化装置 2 9 9 の出力としても利用可能である。

【 0 0 3 5 】

20

さらに、復号化後逆色変換モジュール (p o s t - d e c o d i n g , i n v e r s e c o l o r t r a n s f o r m m o d u l e) 2 9 3 の出力が、ビデオ復号化装置 2 9 9 の出力として利用可能であってもよい。そのような場合、ビデオ復号器 2 0 0 の出力は、ビデオ復号器 2 0 0 に対する後処理モジュールである、復号化後逆色変換モジュール 2 9 3 の入力と信号通信で接続される。復号化後逆色変換モジュール 2 9 3 の出力は、ビデオ復号器 2 0 0 の出力に対して後処理を施した逆色変換信号を提供する。復号化後逆色変換モジュール 2 9 3 の使用が任意選択であることを理解されたい。

【 0 0 3 6 】

本発明の原理による拡張 4 : 4 : 4 符号化について次に説明する。説明される第 1 の実施形態は、すべての色成分に対して輝度符号化アルゴリズムが使用され、すべての色成分に対して同じ空間予測モードが使用され、圧縮ループから残差色変換 (R C T) が省略される、組合せ実施形態である。この組合せ実施形態に関する試験結果も提供される。その後で、すべての色成分に対して輝度符号化アルゴリズムが使用され、すべての色成分に対して (単一の空間予測モードの代わりに) 制限された空間予測器からなる組 (またはその一部) が使用され、圧縮ループから残差色変換 (R C T) が省略される、第 2 の組合せ実施形態を説明する。従って、第 1 および第 2 の組合せ実施形態の間の相違は、第 1 の組合せ実施形態ではすべての色成分に対して単一の空間予測モードを使用するのに対して、第 2 の組合せ実施形態ではすべての色成分に対して制限された空間予測器からなる組 (またはその一部) を使用する点にある。もちろん、上述したように、本明細書で説明する実施形態は、独立型の実施形態として実施することができ、または当業者であれば容易に理解できる方式で組み合わせることができる。例えば、一実施形態において構成される本発明の原理によれば、圧縮ループからの R C T の省略など、その他の実施形態と組み合わせることなく、単一の空間予測モードだけが使用される。本明細書で提供される本発明の原理の教示に鑑みて、本発明の実施形態の上記およびその他の変形、実施、および組合せが、本発明の範囲を維持しながら、当業者によって容易に確認可能であることを理解されたい。

30

40

【 0 0 3 7 】

図 3 に移ると、例示的なビデオ符号化プロセスと、それに付随する符号化前色変換ブロックが、それぞれ参照番号 3 0 0 および 3 0 1 によって全体的に示されている。

【 0 0 3 8 】

50

符号化前色変換ブロック 301 が、ブロック 306、308、310 を含むことを理解されたい。さらに、符号化前色変換ブロック 301 は、任意選択であること、従って、本発明のいくつかの実施形態では省略できることも理解されたい。

【0039】

符号化前色変換ブロック 301 は、画像内の各ブロックに関するループを開始し、制御を機能ブロック 308 に渡す、ループ端ブロック 306 を含む。機能ブロック 308 は、現在の画像ブロックのビデオ信号データの色前処理を実行し、制御をループ端ブロック 310 に渡す。ループ端ブロック 310 は、ループを終了する。さらに、ループ端ブロック 310 は、ビデオ符号化プロセス 300 に含まれるループ端ブロック 312 に制御を渡す。

10

【0040】

ループ端ブロック 312 は、画像内の各ブロックに関するループを開始し、制御を機能ブロック 315 に渡す。機能ブロック 315 は、現在の画像ブロックの各色成分に対して共通の予測器を使用して、現在の画像ブロックの動き補償または空間予測を形成し、制御を機能ブロック 320 に渡す。機能ブロック 320 は、現在の画像ブロックから動き補償または空間予測を減算して、予測残差を形成し、制御を機能ブロック 330 に渡す。機能ブロック 330 は、予測残差を変換および量子化し、制御を機能ブロック 335 に渡す。機能ブロック 335 は、予測残差を逆変換および量子化して、符号化予測残差を形成し、制御を機能ブロック 345 に渡す。機能ブロック 345 は、符号化残差を予測に追加して、符号化ピクチャ・ブロックを形成し、制御をループ終了ブロック 350 に渡す。ループ終了ブロック 350 は、ループを終了し、制御を終了ブロック 355 に渡す。

20

【0041】

図 4 に移ると、例示的なビデオ復号化プロセスと、それに付随する復号化後逆色変換ブロックが、それぞれ参照番号 400 および 460 によって全体的に示されている。

【0042】

復号化後逆色変換ブロック 460 が、ブロック 462、464、466、468 を含むことを理解されたい。さらに、復号化後逆色変換ブロック 460 は、任意選択であること、従って、本発明のいくつかの実施形態では省略できることも理解されたい。

【0043】

復号化プロセス 400 は、画像内の現在のブロックに関するループを開始し、制御を機能ブロック 415 に渡す、ループ端ブロック 410 を含む。機能ブロック 415 は、符号化残差をエントロピー復号化し、制御を機能ブロック 420 に渡す。機能ブロック 420 は、復号化残差を逆変換および量子化して、符号化残差を形成し、制御を機能ブロック 430 に渡す。機能ブロック 430 は、符号化残差を、各色成分に対して共通の予測器から形成された予測に追加して、符号化ピクチャ・ブロックを形成し、制御をループ端ブロック 435 に渡す。ループ端ブロック 435 は、ループを終了し、制御を終了ブロック 440 に渡す。

30

【0044】

いくつかの実施形態では、ループ端ブロック 435 は任意選択で、復号化後逆色変換ブロック 460 に、詳細には、復号化後逆色変換ブロック 460 に含まれるループ端ブロック 462 に制御を渡す。ループ端ブロック 462 は、画像内の各ブロックに関するループを開始し、制御を機能ブロック 464 に渡す。機能ブロック 464 は、現在の画像ブロックのビデオ信号データの逆色後処理 (inverse color post-processing) を実行し、制御をループ端ブロック 466 に渡す。ループ端ブロック 466 は、ループを終了し、制御を終了ブロック 468 に渡す。

40

【0045】

H.264 の 4:4:4 フォーマットでは、すべての成分チャンネルがフル解像度をもつ。従って、上述された第 1 の組合せ実施形態によれば、最大の全体的圧縮効率を達成するために、すべての色成分上で、輝度符号化アルゴリズムが使用される。従って、この実施形態では、イントラ・フレームの場合、あらゆる色成分を、例えば、ISO/IEC 1

50

4496 10 Advanced Video Coding 3rd Edition
n (ITU-T Rec. H.264)、ISO/IEC JTC1/SC29/WG
11およびITU-T SG16 Q.6、Document N6540、2004年
7月の、Table 8-2、Table 8-3、およびTable 8-4に列挙さ
れた予測モードを使用して、圧縮することができる。

【0046】

加えて、前記実施形態では、さらに符号復号器 (code c:コーデック) の複雑さを減らし、性能を向上させるために、3つのピクセル成分すべてに対して同じ空間予測モードが使用される。例えば、マクロブロック予測ヘッダ内の輝度用パラメータ `prev__i`
`ntra4x4__pred__mode__flag`、`rem__intra4x4__pred`
`__mode`、`prev__intra8x8__pred__mode__flag`、および `re`
`m__intra8x8__pred__mode` によって設定される予測モードが、3つの成
分すべてによって使用される可能性がある。従って、追加ビットおよびシンタックス要素
は必要とされない。BおよびP (予測) フレームの場合、分数ピクセル位置にある参照ピ
クセルは、3つのチャンネルすべてについて、H.264規格のセクション8.4.2.2
.1に記載された補間方法によって計算することができる。現行のH.264規格に対す
るシンタックスおよびセマンティック変更の詳細を、以下本明細書でさらに説明する。

【0047】

残差色変換 (RCT) が、ハイ4:4:4プロファイル (High 4:4:4 Pr
ofile) において、符号器/復号器に追加された。その結果、4:4:4フォーマット用の圧縮構造は、4:2:0および4:2:2フォーマット用のH.264規格の他の
プロファイルすべてで現在使用されている圧縮構造と異なる。これは、実装にいくつかの
追加の複雑さをもたらす。さらに、その他の任意の色変換と同様に、YCOCGは、全体
的な圧縮性能を常に向上させるとは限らない。YCOCGの有効性は、非常に内容依存的
である。従って、全体的な圧縮および堅牢性を向上させるために、前記実施形態では、色
変換は、前処理ブロックの一部として、予測ループの外側に配置される。これを行うこと
によって、特定の圧縮タスクにとって最適な色変換を選択することは、運用上の問題とな
り、特定の入力系列にとっての最良解は、複数の選択肢の中から見つけることができる。
3つの成分のすべてが、イントラ・フレームについて同じ空間予測器を使用し、Bおよび
P (予測またはインター符号化) フレームについて同じ補間フィルタを使用する一実施形
態によれば、予測残差上で色変換を実行することは、丸め/切り捨て誤差を無視すれば、
符号復号器の外において原画像上で色変換を実行することと同じである。これはさらに、
以下本明細書で説明する。従って、すべての色フォーマットの間で符号化構造を一貫させ
るために、RCTブロックは、符号化構造から取り除かれる。

【0048】

図5に移ると、RCTの簡略化モデルが、参照番号500によって全体的に示されてい
る。RCTモデル500は、参照ピクセル生成器510と、加算接合器520と、線形変
換モジュール530を含む。参照ピクセル生成器510への入力、動き/エッジ情報と
、ベクトル $[X_1]$ 、 $[X_2]$... $[X_n]$ を受け取るように構成される。参照ピクセル生
成器510の出力は、加算接合器520に予測ベクトル $[X_p]$ を提供する、加算接合器
520の反転入力と信号通信で接続される。加算接合器520の非反転入力、入力ベク
トル $[X_{in}]$ を受け取るように構成される。加算接合器520の出力は、線形変換モジ
ュール530にベクトル $[X_d]$ を提供する、線形変換モジュール530の入力と信号通
信で接続される。線形変換モジュール530の出力は、ベクトル $[Y_d]$ を提供するよう
に構成される。

【0049】

RCTの簡略化モデル500では、 3×3 行列によって表される色変換 (線形変換) は
、以下のように定義される。

【0050】

【数 1】

$$\begin{bmatrix} Y \\ u \\ v \end{bmatrix} = [A] \begin{bmatrix} R \\ G \\ B \end{bmatrix} \quad (1)$$

【0051】

$[X_{in}]$ 、 $[X_d]$ 、 $[X_p]$ 、 $[X_1]$ 、 $[X_2] \dots [X_n]$ は、RGB 領域においてピクセルを表す 3×1 ベクトルである。 $[Y_d]$ は、色変換の結果を表す 3×1 ベクトルである。従って、以下ようになる。

10

【0052】

【数 2】

$$[Y_d] = [A][X_d] = [A][X_{in}] - [A][X_p] \quad (2)$$

【0053】

前記実施形態では、一実施形態において構成される本発明の原理によれば、マクロブロック内の 3 つの成分すべてに対して同じ空間予測器および補間フィルタが使用されるので、参照ピクセル $[X_p]$ は、以下のように表現することができる。

20

【0054】

【数 3】

$$[X_p] = [X_1 X_2 X_3 \dots X_n] \begin{bmatrix} c_1 \\ c_2 \\ c_3 \\ \vdots \\ c_n \end{bmatrix} = \begin{bmatrix} R_1 & R_2 & R_3 \dots R_n \\ G_1 & G_2 & G_3 \dots G_n \\ B_1 & B_2 & B_3 \dots B_n \end{bmatrix} \begin{bmatrix} c_1 \\ c_2 \\ c_3 \\ \vdots \\ c_n \end{bmatrix}, \quad (3)$$

30

ここで、 $n \times 1$ ベクトル $[C]$ は、H.264 規格で定義される空間予測器および補間フィルタに含まれる線形演算を表す。ここでは、参照ピクセルは、全部で n 個の近隣ピクセル $[X_1]$ 、 $[X_2] \dots [X_n]$ を使用することによって計算されると仮定されている。

【0055】

式 (3) の $[X_p]$ を式 (2) に代入すると、以下が得られる。

【0056】

【数 4】

$$[Y_d] = [A][X_{in}] - [A] \left(\begin{bmatrix} R_1 & R_2 & R_3 \dots R_n \\ G_1 & G_2 & G_3 \dots G_n \\ B_1 & B_2 & B_3 \dots B_n \end{bmatrix} \begin{bmatrix} c_1 \\ c_2 \\ c_3 \\ \vdots \\ c_n \end{bmatrix} \right) \quad (4)$$

40

【0057】

50

丸め / 切り捨て誤差を無視し、R G BまたはY領域で同じ予測モードが選択されると仮定すると、以下が得られる。

【 0 0 5 8 】

【 数 5 】

$$[Y_d] = [A][X_{in}] - \left([A] \begin{bmatrix} R_1 & R_2 & R_3 & \dots & R_n \\ G_1 & G_2 & G_3 & \dots & G_n \\ B_1 & B_2 & B_3 & \dots & B_n \end{bmatrix} \right) \begin{bmatrix} c_1 \\ c_2 \\ c_3 \\ \vdots \\ c_n \end{bmatrix} = [Y_{in}] - \begin{bmatrix} Y_1 & Y_2 & Y_3 & \dots & Y_n \\ u_1 & u_2 & u_3 & \dots & u_n \\ v_1 & v_2 & v_3 & \dots & v_n \end{bmatrix} \begin{bmatrix} c_1 \\ c_2 \\ c_3 \\ \vdots \\ c_n \end{bmatrix}. \quad (5)$$

10

【 0 0 5 9 】

従って、以下のようになる。

【 0 0 6 0 】

【 数 6 】

$$[Y_d] = [Y_{in}] - [Y_1 Y_2 Y_3 \dots Y_n] \begin{bmatrix} c_1 \\ c_2 \\ c_3 \\ \vdots \\ c_n \end{bmatrix}. \quad (6)$$

20

【 0 0 6 1 】

従って、式(6)は明らかに、この実施形態において構成される本発明の原理による符号器 / 復号器への入力としてYUVを使用することは、RCTを実行することと同じであることを示している。

30

【 0 0 6 2 】

また、一実施形態において構成される本発明の原理によれば、新しい4 : 4 : 4 プロファイルが、H. 264規格に追加され、本明細書では、「profile__idc = 166を有するアドバンスド4 : 4 : 4 プロファイル (Advanced 4 : 4 : 4 Profile)」と呼ばれる。この新しいprofile__idcは、シーケンス・パラメータ・ヘッダ内に追加することができ、マクロブロック・レイヤ・ヘッダおよび残差データ・ヘッダ内で使用することができる。

【 0 0 6 3 】

輝度アルゴリズムを使用して3つの色成分すべてを符号化することをサポートするために、いくつかの変更が、残差データ・シンタックスに施されてよい。加えて、マクロブロック・ヘッダ、残差データ・ヘッダ内などのいくつかの要素のセマンティクスにも、変更が施されてよい。一般に、H. 264仕様における輝度用の既存シンタックスは、無変更のままであり、3つの成分の1つを符号化するために使用される。変更は下位互換である。シンタックスおよびセマンティクスの変更の詳細は、以下本明細書で説明する。

40

【 0 0 6 4 】

様々な実施形態において構成される本発明の原理に従って実行されたシミュレーション結果に関して、次に説明する。

【 0 0 6 5 】

図6Aおよび図6Bに移ると、ATVイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットが、それぞれ参照番号600および650によって全体的に示され

50

ている。

【 0 0 6 6 】

図 7 A および図 7 B に移ると、C T イントラ・オンリーの場合の平均 P S N R 対ビット・レートのプロットが、それぞれ参照番号 7 0 0 および 7 5 0 によって全体的に示されている。

【 0 0 6 7 】

図 8 A および図 8 B に移ると、D T イントラ・オンリーの場合の平均 P S N R 対ビット・レートのプロットが、それぞれ参照番号 8 0 0 および 8 5 0 によって全体的に示されている。

【 0 0 6 8 】

図 9 A および図 9 B に移ると、M I R __ H D イントラ・オンリーの場合の平均 P S N R 対ビット・レートのプロットが、それぞれ参照番号 9 0 0 および 9 5 0 によって全体的に示されている。

【 0 0 6 9 】

図 1 0 A および図 1 0 B に移ると、R T イントラ・オンリーの場合の平均 P S N R 対ビット・レートのプロットが、それぞれ参照番号 1 0 0 0 および 1 0 5 0 によって全体的に示されている。

【 0 0 7 0 】

図 1 1 A および図 1 1 B に移ると、S T B __ H D イントラ・オンリーの場合の平均 P S N R 対ビット・レートのプロットが、それぞれ参照番号 1 1 0 0 および 1 1 5 0 によって全体的に示されている。

【 0 0 7 1 】

具体的には、図 6 A、図 7 A、図 8 A、図 9 A、図 1 0 A、および図 1 1 A は、(「新しい (N E W) 」という語によって示され、この語が前に置かれる) 提案するアドバンスト 4 : 4 : 4 プロファイル対それに対応する近似結果についての試験結果を示す。さらに、図 6 B、図 7 B、図 8 B、図 9 B、図 1 0 B、および図 1 1 B は、(「新しい」という語によって示され、この語が前に置かれる) 提案するアドバンスト 4 : 4 : 4 プロファイル対 J P E G 2 0 0 0 についての試験結果を示す。

【 0 0 7 2 】

図 6 A、図 6 B から図 1 1 A、図 1 1 B のすべてにおいて、P S N R はデシベル (d B) で表され、ビット・レートはビット毎秒 (b p s) で表される。A T V、C T、D T、M I R、R T、S T B は、試験チップの名前である。

【 0 0 7 3 】

J V T - J 0 4 2、F i l m - O r i g i n a t e d T e s t S e q u e n c e s に記載されているすべての J V T / F R E x t 試験系列が、試験で使用された。それらはすべて、4 : 4 : 4 10 ビットのフィルム材料 (f i l m m a t e r i a l) であり、各クリップは 5 8 のフレームを有する。

【 0 0 7 4 】

提案するアドバンスト 4 : 4 : 4 プロファイルは、J V T 参照ソフトウェア J M 9 . 6 で実施された。イントラ・オンリーおよび I B B P 符号化構造の両方が、試験で使用された。量子化パラメータは、R - D 曲線の各々について、6、1 2、1 8、2 4、3 0、および 4 2 に設定された。R D 最適化モード選択が使用された。

【 0 0 7 5 】

提案するアドバンスト 4 : 4 : 4 プロファイルは、すべての個別入力成分上で Y U V F o r m a t = 0 (4 : 0 : 0) とした参照ソフトウェアを実行することによって達成された結果とも比較された。圧縮ビット・レートを計算するための総圧縮ビットを得るために、3 つの別々の個別圧縮ビット・カウントが単純に足し合わされた。

【 0 0 7 6 】

J P E G 2 k に関して、K a K a d u V 2 . 2 . 3 ソフトウェアが、試験で使用された。試験結果は、9 / 7 タップ双直交ウェーブレット・フィルタを用いる 5 レベルのウェ

10

20

30

40

50

ーブレット分解を使用することによって生成された。フレーム当たり唯一のタイルが存在し、与えられた目標レートについてのRD最適化も使用された。

【0077】

PSNR測定のすべてが、RGB領域で実行された。全体的な圧縮品質を比較するために、 $(PSNR(赤) + PSNR(緑) + PSNR(青)) / 3$ として定義される平均PSNRが使用された。これは主に、JPEG2k圧縮データが、ソフトウェアによって提供される未知のレート制御アルゴリズムを使用して計算されるためである。いくつかの場合、特にJPEG2k色変換が使用された場合、RGB PSNR値は、互いに非常に大きく離れている。

【0078】

圧縮比較は、以下のように実行された。

- ・New1：単一の予測モードを用いる提案するアドバンスト4：4：4プロファイル。
- ・New3：3つの予測モードを用いる提案するアドバンスト4：4：4プロファイル。
- ・RCT-OFF：RCT=offとしたRGB入力。
- ・RCT-ON：RCT=onとしたRGB入力。
- ・YCOCG：RGBからYCOCGへの変換が符号復号器の外で実行された。その後、変換YCOCGが、JVTソフトウェアへの入力として使用された。
- ・R+G+B：R、G、およびB信号を別々に圧縮することによって近似された提案する方法。
- ・Y+CO+CG：変換Y、CO、およびCG信号を別々に圧縮することによって近似された提案する方法。
- ・J2k__RGB：JPEG2k圧縮がRGB領域で実行された。JPEG2k色変換はオフにされた。
- ・J2k__YUV：JPEG2k圧縮がYUV領域で実行された。JPEG2k色変換が使用された。

【0079】

試験結果によれば、一実施形態において構成される本発明の原理に従った実施は、一般に、全体的な圧縮効率に関して、JPEG2kと非常に類似している。いくつかの場合では、僅かながらもより優れている。

【0080】

さらに、一実施形態において構成される本発明の原理に従った実施は、40dB(PSNR)を超える品質について現行のハイ4：4：4プロファイルよりも非常に優れた性能(圧縮)を提供する。具体的には、New1-YCOCGまたはNew3-YCOCGは、YCOCGおよびRCT-ONよりも優れており、New1-RGBまたはNew3-RGBは、RCT-OFFよりも優れている。45dB(PSNR)以上のPSNRでは、平均PSNRにおける平均的な改善は、1.5dBよりも大きい。最後の例では、45dBに等しいPSNRにおいて、改善は25%より大きいビット節約に変換され得る。

【0081】

試験結果によれば、色変換は、TP、RTなど、内容がより大きく色飽和(color saturated)している場合に、符号化性能を助けられる。すなわち、色が無彩であり飽和していない場合、RGB領域における符号化が、正しい選択であるかもしれない。上の観察は、どの色変換が使用されるかとは無関係である。

【0082】

New1-YCOCGまたはNew3-YCOCGとJPEG-2k__YUVの結果を比較すると、符号化効率の改善に関する特定の色変換の性能が、非常に内容依存であることが観察された。常に最善である単一の色変換は存在しない。従って、発明者らのデータは、符号化(または復号化)ループの内側にRCTなどの色変換をもつことが良いアイデアでないことがあることを確認した。代わりに、必要であれば、符号器/復号器の外側で

10

20

30

40

50

色変換を実行することは、全体的な圧縮システムに、より優れ且つより堅牢な性能を提供させることができる。

【0083】

Y C O C GをR C T - O Nと比較すると、試験結果は、R C Tからの符号化効率の改善を示していない。加えて、R C Tがオンにされた参照ソフトウェアを実行することは、符号化時間を著しく増大させることに留意されたい。実行時間は、2.5倍よりも長くなった。

【0084】

一実施形態において構成される本発明の原理によるシンタックスおよびセマンティクス変更に関して、次に説明する。

【0085】

図12に移ると、H.264シーケンス・パラメータ・シンタックスについての表が、参照番号1200によって全体的に示されている。一実施形態において構成される本発明の原理によるシンタックスへの変更は、イタリック体テキストによって示されている。

【0086】

図13に移ると、H.264残差データ・シンタックスについての表が、参照番号1300によって全体的に示されている。一実施形態において構成される本発明の原理によるシンタックスへの追加/変更は、イタリック体テキストによって示されている。表1300では、luma1およびluma2をそれぞれサポートするために、残差データ・ヘッダ内の輝度セクションは、必要なテキスト修正を伴って、2回繰り返される。

【0087】

上述したように、上で説明した第1の組合せ実施形態は、JVT参照ソフトウェアJM9.6で本発明の原理を実施することによって、評価および試験された。New1-RGBまたはNew1-YCOCGによってマークされた試験結果は、第1の組合せ実施形態を表す。

【0088】

上述したように、一実施形態において構成される本発明の原理によれば、単一の空間予測モードの代わりに、3つの制限された空間予測器からなる組（またはその一部）が、成分チャンネル（例えば、RGB、YUV、YCrCbフォーマットなど）に対して利用される。さらに、上述したように、この実施形態は、例えば、内容の3つの成分チャンネルすべてを符号化するために輝度符号化アルゴリズムだけを使用すること、および/または前処理ステップとして色変換を使用することなど、本明細書で説明するその他の実施形態と組み合わせられてもよい。

【0089】

色成分に対して3つの制限された空間予測器からなる組（またはその一部）を使用すること、3つの色成分のすべてを符号化するために輝度符号化アルゴリズムだけを使用すること、および前処理ステップとして色変換を使用する（すなわち、圧縮ループ内にRCTをもたない）ことを含む、上で説明した第2の組合せ実施形態に関して、次に説明する。この実施形態のいくつかの変形も一緒に説明する。

【0090】

図14に移ると、例示的なビデオ符号化プロセスと、それに付随する符号化前色変換ステップが、それぞれ参照番号1400および1401によって全体的に示されている。

【0091】

符号化前色変換ブロック1401が、ブロック1406、1408、1410を含むことを理解されたい。さらに、符号化前色変換ブロック1401は、任意選択であること、従って、本発明のいくつかの実施形態では省略できることも理解されたい。

【0092】

符号化前色変換ブロック1401は、画像内の各ブロックに関するループを開始し、制御を機能ブロック1408に渡す、ループ端ブロック1406を含む。機能ブロック1408は、現在の画像ブロックのビデオ信号データの色前処理を実行し、制御をループ端ブ

10

20

30

40

50

ロック 1 4 1 0 に渡す。ループ端ブロック 1 4 1 0 は、ループを終了する。さらに、ループ端ブロック 1 4 1 0 は、ビデオ符号化プロセス 1 4 0 0 に含まれるループ端ブロック 1 4 1 2 に制御を渡す。

【 0 0 9 3 】

ループ端ブロック 1 4 1 2 は、画像内の各ブロックに関するループを開始し、制御を機能ブロック 1 4 1 5 に渡す。機能ブロック 1 4 1 5 は、現在の画像ブロックの各色成分に対して共通の予測器を使用して、現在の画像ブロックの動き補償または空間予測を形成し、制御を機能ブロック 1 4 2 0 に渡す。機能ブロック 1 4 2 0 は、現在の画像ブロックから動き補償または空間予測を減算して、予測残差を形成し、制御を機能ブロック 1 4 3 0 に渡す。機能ブロック 1 4 3 0 は、予測残差を変換および量子化し、制御を機能ブロック 1 4 3 5 に渡す。機能ブロック 1 4 3 5 は、予測残差を逆変換および量子化して、符号化予測残差を形成し、制御を機能ブロック 1 4 4 5 に渡す。機能ブロック 1 4 4 5 は、符号化残差を予測に追加して、符号化ピクチャ・ブロックを形成し、制御をループ終了ブロック 1 4 5 0 に渡す。ループ終了ブロック 1 4 5 0 は、ループを終了し、制御を終了ブロック 1 4 5 5 に渡す。

10

【 0 0 9 4 】

図 1 5 に移ると、例示的なビデオ復号化プロセスと、それに付随する復号化後逆色変換ステップが、それぞれ参照番号 1 5 0 0 および 1 5 6 0 によって全体的に示されている。

【 0 0 9 5 】

復号化後逆色変換ブロック 1 5 6 0 が、ブロック 1 5 6 2、1 5 6 4、1 5 6 6、1 5 6 8 を含むことを理解されたい。さらに、復号化後逆色変換ブロック 1 5 6 0 は、任意選択であること、従って、本発明のいくつかの実施形態では省略できることも理解されたい。

20

【 0 0 9 6 】

復号化プロセス 1 5 0 0 は、画像内の現在のブロックに関するループを開始し、制御を機能ブロック 1 5 1 5 に渡す、ループ端ブロック 1 5 1 0 を含む。機能ブロック 1 5 1 5 は、符号化残差をエントロピー復号化し、制御を機能ブロック 1 5 2 0 に渡す。機能ブロック 1 5 2 0 は、復号化残差を逆変換および量子化して、符号化残差を形成し、制御を機能ブロック 1 5 3 0 に渡す。機能ブロック 1 5 3 0 は、符号化残差を、各色成分に対して共通の予測器から形成された予測に追加して、符号化ピクチャ・ブロックを形成し、制御をループ端ブロック 1 5 3 5 に渡す。ループ端ブロック 1 5 3 5 は、ループを終了し、制御を終了ブロック 1 5 4 0 に渡す。

30

【 0 0 9 7 】

いくつかの実施形態では、ループ端ブロック 1 5 3 5 は任意選択で、復号化後逆色変換ブロック 1 5 6 0 に、詳細には、復号化後逆色変換ブロック 1 5 6 0 に含まれるループ端ブロック 1 5 6 2 に制御を渡す。ループ端ブロック 1 5 6 2 は、画像内の各ブロックに関するループを開始し、制御を機能ブロック 1 5 6 4 に渡す。機能ブロック 1 5 6 4 は、現在の画像ブロックのビデオ信号データの逆色後処理を実行し、制御をループ端ブロック 1 5 6 6 に渡す。ループ端ブロック 1 5 6 6 は、ループを終了し、制御を終了ブロック 1 5 6 8 に渡す。

40

【 0 0 9 8 】

上述したように、アドバンスト 4 : 4 : 4 プロファイル用の新しいプロファイル (profile _ id c = 1 6 6) が開示される。この新しいプロファイルは、第 2 の組合せ実施形態について以下本明細書で説明する対応するセマンティックおよびシンタックス変更を施して、第 2 の組合せ実施形態のために使用することもできる。この新しい profile _ id c は、シーケンス・パラメータ・セット内に追加され、入力フォーマットが 4 : 4 : 4 であり、3つの入力チャネルすべてが輝度として同じように符号化されることを示すために、後続ヘッダ内で主に使用される。

【 0 0 9 9 】

H . 2 6 4 規格に対する必要な変更を最小限に抑えるため、アドバンスト 4 : 4 : 4 プ

50

ロファイル用の新しいマクロブロック・タイプは開示されない。代わりに、H.264規格のTable 7-11、Table 7-13、およびTable 7-14に列挙された、関連する符号化パラメータを伴うマクロブロック・タイプのすべては、依然として有効である。イントラ・マクロブロックの場合、輝度、Cr、およびCbの3つの入力チャンネルのすべてが、H.264規格のTable 7-11で定義されるMbPart Pred Modeに基づいて符号化される。例えば、アドバンスト4:4:4プロファイルにおけるIntra_4x4マクロブロックは、すべての入力成分チャンネルが、H.264規格のTable 8-2で与えられる9個の可能な予測モードのすべてを使用することによって符号化できることを意味する。参考として、現行のハイ4:4:4プロファイルでは、Intra_4x4マクロブロック用のチャンネルのうちの2つが、色度として扱われ、H.264規格のTable 8-5内の4個の可能なイントラ予測モードのうちの1つだけが使用される。BおよびPマクロブロックの場合、アドバンスト4:4:4プロファイルのために施される変更は、分数ピクセル位置にある参照ピクセル値の計算のための補間プロセスにおいて発生する。ここでは、H.264規格のセクション8.4.2.2.1に記載された手続きである、輝度サンプル補間プロセス(Luma sample interpolation process)が、輝度、Cr、およびCbに適用される。再び参考として、現行のハイ4:4:4プロファイルは、入力チャンネルのうちの2つに対して、H.264規格のセクション8.4.2.2.2の色度サンプル補間プロセス(Chroma sample interpolation process)を使用する。

10

20

30

40

50

【0100】

CABACがエントロピー符号化モードとして選択された場合、輝度用に現在定義されているのと同じコンテキスト・モデルの2つの別個の組が、CrおよびCb用に生成される。それらも、符号化の最中に独立に更新される。

【0101】

最後に、前記実施形態では、符号化ループ内にRCTブロックが存在しないので、ResidueColorTransformFlagは、アドバンスト4:4:4プロファイルのシーケンス・パラメータ・セットから取り除かれる。

【0102】

この時点まで、大部分のシンタックス変更は、図13に示される残差データにおいて発生し、提案するアドバンスト4:4:4プロファイルにおいてCrおよびCbをサポートするために、輝度用の元のシンタックスが2度繰り返される。

【0103】

H.264マクロブロック・レイヤ表(図示せず)に関して、対応するシンタックスに対するセマンティック変更は以下を含む。

【0104】

coded_block_pattern(追加)。chroma_format_idcが3に等しく、且つcoded_block_patternが存在する場合、CodedBlockPatternChromaは0に設定される。加えて、CodedBlockPatternLumaは、マクロブロックの12個の8x8輝度、Cb、およびCrブロックの各々について、以下のケースの一方、すなわち、(1)8x8輝度ブロック、8x8Cbブロック、および8x8Crブロック内の12個の4x4輝度ブロックのすべての変換係数レベルが0に等しいケース、(2)8x8輝度ブロック、8x8Cbブロック、および8x8Crブロック内の1つまたは複数の4x4輝度ブロックの1つまたは複数の変換係数レベルが非0の値をもつケースの一方を指定する。

【0105】

第2の組合せ実施形態(または3つの制限された空間予測器からなる組(またはその一部)の使用に関する単独の実施形態)によるイントラ・ブロックのための空間予測モード選択に関して、次に説明する。

【0106】

各入力チャネルを別々に符号化する場合のように、各成分が、その最良の `MbPartPredMode` と、後続の最良の空間予測モードを独立に選択するため、いくつかの新しいイントラ・ブロック・タイプが、`H.264` 規格の `Table 7-11` に追加されてよい。その結果、`H.264` 規格に対する大きな変更が行われる。第2の組合せ実施形態に関係する一実施形態では、現行の `mb_types` は無変更のままであり、代替策が提供される。前記実施形態では、3つの入力チャネルは、同じ `MbPartPredMode` またはマクロブロック・タイプを用いて符号化されるように制限される。その後、3つの別個の予測モードをサポートするために、僅かな新しい要素が、マクロブロック予測シンタックスに追加される。従って、各成分チャネルに対する予測誤差を最小化するために、各成分は、理論的にはまだ、その最良の空間予測モードを独立に選択することができる。例えば、`Intra_4x4` マクロブロックが `mb_type` として選択されると仮定すると、輝度、`Cr`、および `Cb` は依然として、例えば、輝度には `Intra_4x4_Veritical`、`Cr` には `Intra_4x4_Horizontal`、`Cb` には `Intra_4x4_Diagonal_Down_Left` など、`H.264` 規格のセクション 8.3.1.1 の `Table 8-2` 内に、その最良の空間予測モードを見出すことができる。

10

【0107】

上で説明した第1の組合せ実施形態に関係する別のアプローチは、3つの入力チャネルすべてを、同じ予測モードを共用するように制約するものである。これは、マクロブロック予測シンタックス内の、`prev_intra_4x4_pred_mode_flag`、`rem_intra_4x4_pred_mode_flag`、および `rem_intra_8x8_pred_mode_flag` など、既存のシンタックス要素によって現在は保持される、予測情報を使用することによって行うことができる。このオプションは、`H.264` 規格に対するより僅かな変更と、さらに符号化効率の僅かな低下ももたらす。

20

【0108】

試験結果に基づいて、3つの予測モードの使用は、第1の組合せ実施形態よりも約 0.2 dB だけ全体的な符号化性能を向上させることができる。

【0109】

図 16 に移ると、`H.264` マクロブロック予測シンタックスについての表が、参照番号 1600 によって全体的に示されている。参考として、3つの予測モードの使用をサポートする修正マクロブロック予測シンタックスを以下に列挙する。

30

輝度用に `prev_intra_4x4_pred_mode_flag 0` および `rem_intra_4x4_pred_mode 0`。

`Cr` 用に `prev_intra_4x4_pred_mode_flag 1` および `rem_intra_4x4_pred_mode 1`。

`Cb` 用に `prev_intra_4x4_pred_mode_flag 2` および `rem_intra_4x4_pred_mode 2`。

【0110】

第2の組合せ実施形態についての、一実施形態において構成される本発明の原理に従って実行されたシミュレーション結果に関して、次に説明する。

40

【0111】

`JVT-J042`、`Film-Originated Test Sequences`、`JVT-J039 (Viper)` に記載されているすべての `JVT/FRExt` 試験系列。それらはすべて、`4:4:4 10` ビットの材料であり、各クリップは 58 のフレームを有する。

【0112】

提案するアルゴリズムは、`JVT` 参照ソフトウェア `JM9.6` で実施され、修正ソフトウェアが試験で使用された。イントラ・オンリーおよび `IBRrBP` の両方が試験された。ここで、「`Br`」は、記録 B ピクチャを意味する。イントラ・オンリーのケースは、量

50

子化パラメータが 6、12、18、24、30、36、および 42 に等しいすべてのシーケンスについて行われた。シミュレーションには多くの時間が必要とされるため、量子化パラメータが 12、18、24、30、および 36 に等しいフィルム・クリップについては、IBRRBP GOP 構造だけが行われた。4:4:4 AHG の説明に従って、以下のキー・パラメータが試験で使用された。

```
SymbolMode = 1
RDOptimization = 1
ScalingMatrixPresentFlag = 0
OffsetMatrixPresentFlag = 1
QoffsetMatrixFile = "q_offset.cfg"
AdaptiveRounding = 1
AdaptRndPeriod = 1
AdaptRndChroma = 1
AdaptRndWFactorX = 8
SearchRange = 64
UseFME = 1
```

10

【0113】

JPEG2k に関して、Kakadu V2.2.3 ソフトウェアが、試験で使用された。試験結果は、9/7 タップ双直交ウェーブレット・フィルタを用いる 5 レベルのウェーブレット分解を使用することによって生成された。フレーム当たり唯一のタイルが存在し、与えられた目標レートについての RD 最適化も使用された。

20

【0114】

PSNR 測定は主に、上で説明したクリップの場合は RGB である、原内容の元の色領域で計算された。全体的な圧縮品質を比較するために、 $(PSNR(赤) + PSNR(緑) + PSNR(青)) / 3$ として定義される平均 PSNR が使用された。

【0115】

圧縮比較は、以下のように実行された。

New1: 単一の予測モードを用いる提案するアドバンスト 4:4:4 プロファイル。

New3: 3 つの予測モードを用いる提案するアドバンスト 4:4:4 プロファイル。

RCT-OFF: RCT=off とした RGB 入力。

RCT-ON: RCT=on とした RGB 入力。

YCOCG: RGB から YCOCG への変換が符号復号器の外で実行された。その後、変換 YCOCG が、JVT ソフトウェアへの入力として使用された。

R+G+B: R、G、および B 信号を別々に圧縮することによって近似された提案する方法。

Y+CO+CG: 変換 Y、CO、および CG 信号を別々に圧縮することによって近似された提案する方法。

JPEG2k__RGB: JPEG2k 圧縮が RGB 領域で実行された。JPEG2k 色変換はオフにされた。

JPEG2k__YUV: JPEG2k 圧縮が YUV 領域で実行された。JPEG2k 色変換が使用された。

30

40

【0116】

イントラ・オンリーのケースの場合、本発明の原理による提案するアドバンスト 4:4:4 プロファイルは、全体的な圧縮効率に関して、JPEG2k と非常に類似している。いくつかの場合では、僅かながらもより優れている。

【0117】

本発明の原理によるアプローチは明らかに、現行のハイ 4:4:4 プロファイルよりも優れている。45 dB (PSNR) 以上の PSNR では、平均 PSNR における平均的な改善は、1.5 dB よりも大きい。いくつかのケースでは、45 dB に等しい PSNR において、改善は 25% より大きいビット節約に変換され得る。

50

【 0 1 1 8 】

同じブロック・タイプを用いたとしても、3つの予測モードの使用は、単一モードよりも僅かに優れている。しかし、より多くのシンタックスおよびセマンティック変更が、利用されることがある。

【 0 1 1 9 】

本発明の実施形態の原理によって提供される多くの関連する利点／特徴のうちのいくつかに関して、次に説明する。

【 0 1 2 0 】

試験結果は、本発明の原理に対応する改善を利用する提案するアドバンスト4：4：4プロファイルが、現行のハイ4：4：4プロファイルと比較した場合に、改善された性能を達成することを示している。性能増加は著しい。加えて、色変換を符号復号器の外に移動することは、符号復号器の構成をすべての色フォーマット間で一貫したものにする。その結果、それは実施をより容易にし、コストを低減する。それはまた、より良い符号化効率を達成するための最適化色変換に関して、符号復号器をより堅牢にもする。また、提案するアプローチは、新しい符号化ツールを追加せず、シンタックスおよびセマンティクスに対するいくつかの僅かな変化を必要とするだけである。

【 0 1 2 1 】

従って、一実施形態において構成される本発明の原理によれば、ビデオ符号化および復号化のための方法および装置が提供される。現在達成可能な性能を超えて性能を改善する、既存のH. 264規格に対する変更が提供される。さらに、性能は、高品質アプリケーション用のJ P E G - 2 0 0 0さえも超えて改善される。一実施形態において構成される本発明の原理によれば、H. 264規格における4：4：4符号化性能の著しい改善は、輝度符号化アルゴリズムを使用して、4：4：4コンテンツの3つの色成分のすべてを符号化することによって、達成することができる。すなわち、輝度（または使用されない色度）圧縮アルゴリズム用の新しいツールは必要ない。代わりに、既存の輝度符号化ツールが利用される。さらに、現行の4：4：4プロファイルに対するシンタックスおよびセマンティック変更は、3つの成分チャネルすべての輝度符号化をサポートするように、本発明の原理に従って実施され得る。本発明の一実施形態に従って行われた試験では、原内容が多く空間テクスチャおよびエッジを有する場合、輝度で使用される空間予測ツールは明らかに、色度で使用されるツールよりも優れた性能を示した。試験系列のいくつかについては、すべての色成分が輝度として符号化されたとき、45db（平均PSNR）以上の圧縮品質において、30%を超えるビット削減が観察された。

【 0 1 2 2 】

本明細書では、本発明は主に、H. 264規格の4：4：4フォーマットを使用してサンプリングされるビデオ信号データに関して説明したが、本発明は、H. 264規格のその他のフォーマット（例えば、4：2：0フォーマットおよび／または4：2：2フォーマット）ならびにその他のビデオ圧縮規格を使用してサンプリングされるビデオ信号データに関しても容易に実施できることを理解されたい。本明細書で提供される本発明の教示に鑑みて、本発明の上記およびその他の変形も、本発明の範囲を維持しながら、当業者によって容易に実施されよう。

【 0 1 2 3 】

本発明の上記およびその他の特徴および利点は、本明細書の教示に基づいて、当業者によって容易に確認されよう。本発明の教示が、様々な形式のハードウェア、ソフトウェア、ファームウェア、専用プロセッサ、またはそれらの組合せで実施できることを理解されたい。

【 0 1 2 4 】

最も好ましくは、本発明の教示は、ハードウェアとソフトウェアの組合せとして実施される。さらに、ソフトウェアは、プログラム記憶ユニット上に有形に実施されるアプリケーション・プログラムとして実施することができる。アプリケーション・プログラムは、適切な構成からなるマシンにアップロードされ、そのマシンによって実行することができ

る。好ましくは、マシンは、1つまたは複数の中央処理装置（「CPU」）、ランダム・アクセス・メモリ（「RAM」）、および入力/出力（「I/O」）インタフェースなどのハードウェアを有するコンピュータ・プラットフォーム上で実施される。コンピュータ・プラットフォームは、オペレーティング・システムおよびマイクロ命令コードも含むことができる。本明細書で説明した様々なプロセスおよび機能は、CPUによって実行できるマイクロ命令コードの一部もしくはアプリケーション・プログラムの一部、またはそれらの組合せとすることができる。加えて、追加のデータ記憶ユニットおよび印刷ユニットなどの様々なその他の周辺ユニットが、コンピュータ・プラットフォームに接続されてよい。

【0125】

添付の図面に示された成分システム構成要素および方法のいくつかは、好ましくはソフトウェアで実施されるので、システム構成要素とプロセス機能ブロックの間の実際の接続は、本発明がプログラムされる方式に応じて異なり得ることをさらに理解されたい。本明細書の教示に鑑みて、当業者であれば、本発明の上記および類似の実施または構成を企図することができる。

【0126】

本明細書では、添付の図面を参照して、例示的な実施形態を説明したが、本発明は、それらと寸分違わぬ実施形態に限定されるものではなく、様々な変更および修正が、本発明の主旨および範囲から逸脱することなく、当業者によってそれらに実施され得ることを理解されたい。そのような変更および修正のすべては、添付の特許請求の範囲で説明する本発明の範囲内に含まれることが意図されている。

【図面の簡単な説明】

【0127】

【図1】本発明の原理が適用され得る、例示的なビデオ符号化装置を示すブロック図である。

【図2】本発明の原理が適用され得る、例示的なビデオ復号化装置を示すブロック図である。

【図3】本発明の原理による、符号化前色変換ブロックを伴う、例示的なビデオ符号化プロセスを示すフロー図である。

【図4】本発明の原理による、復号化後逆色変換ブロックを伴う、例示的なビデオ復号化プロセスを示すフロー図である。

【図5】残差色変換（RCT）の簡略化モデルを示すブロック図である。

【図6A】本発明の原理による、ATVイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットである。

【図6B】本発明の原理による、ATVイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットである。

【図7A】本発明の原理による、CTイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットである。

【図7B】本発明の原理による、CTイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットである。

【図8A】本発明の原理による、DTイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットである。

【図8B】本発明の原理による、DTイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットである。

【図9A】本発明の原理による、MIR__HDイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットである。

【図9B】本発明の原理による、MIR__HDイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットである。

【図10A】本発明の原理による、RTイントラ・オンリーの場合の平均PSNR対ビット・レートのプロットである。

10

20

30

40

50

【図 1 0 B】本発明の原理による、R T イントラ・オンリーの場合の平均 P S N R 対ビット・レートのプロットである。

【図 1 1 A】本発明の原理による、S T B _ H D イントラ・オンリーの場合の平均 P S N R 対ビット・レートのプロットである。

【図 1 1 B】本発明の原理による、S T B _ H D イントラ・オンリーの場合の平均 P S N R 対ビット・レートのプロットである。

【図 1 2】本発明の原理による、H . 2 6 4 シーケンス・パラメータ・シンタックスを示す表である。

【図 1 3】本発明の原理による、H . 2 6 4 残差データ・シンタックスを示す表である。

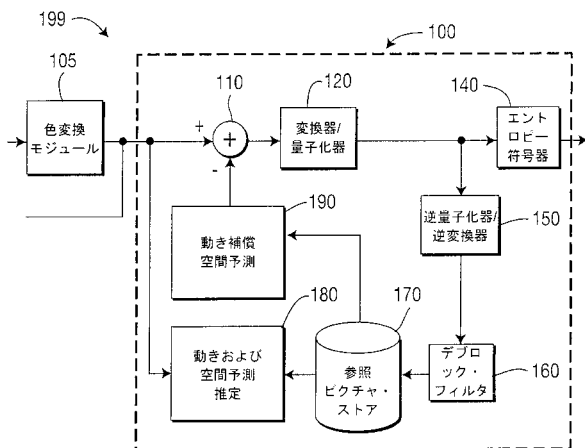
【図 1 4】本発明の原理による、符号化前色変換ブロックを伴う、例示的なビデオ符号化プロセスを示すフロー図である。

【図 1 5】本発明の原理による、復号化後逆色変換ステップ・ブロックを伴う、例示的なビデオ復号化プロセスを示すフロー図である。

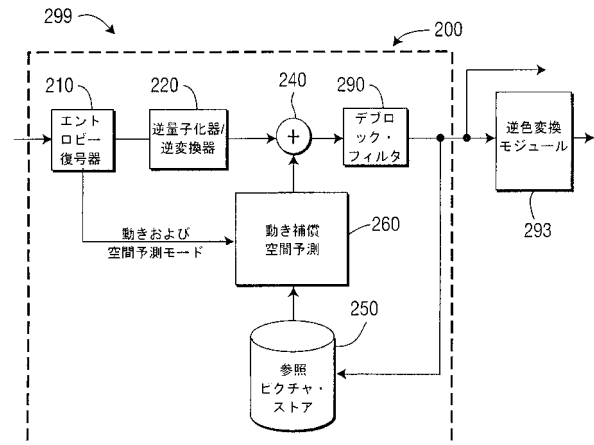
【図 1 6】本発明の原理による、H . 2 6 4 マクロブロック予測シンタックスを示す表である。

10

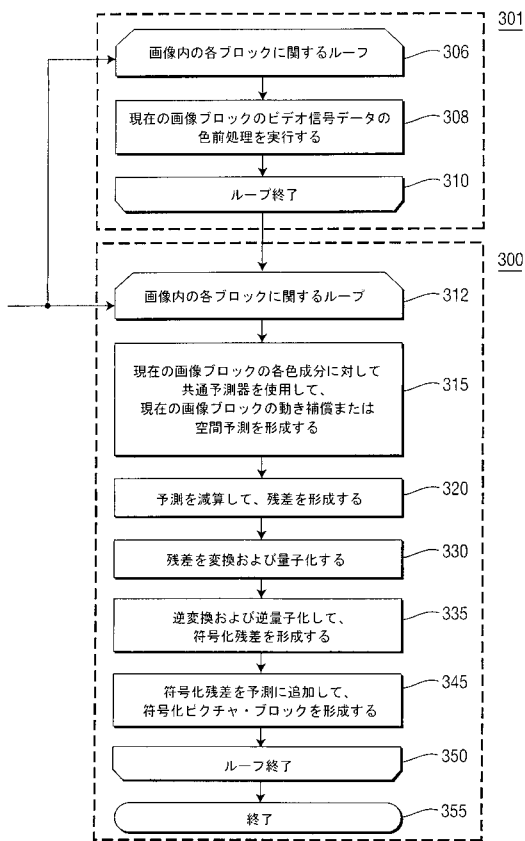
【図 1】



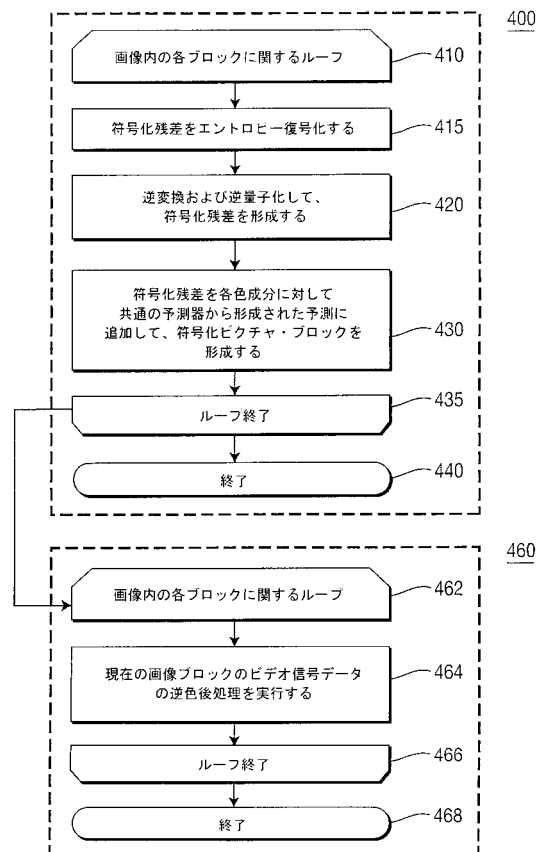
【図 2】



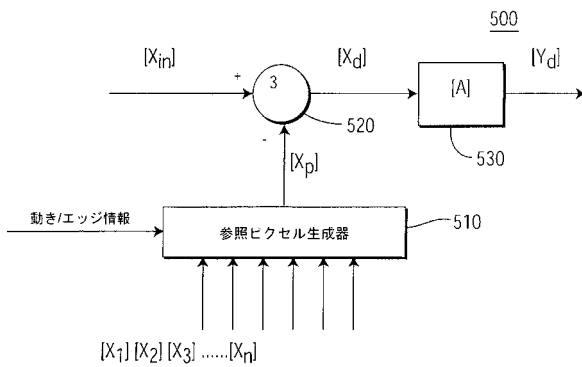
【 図 3 】



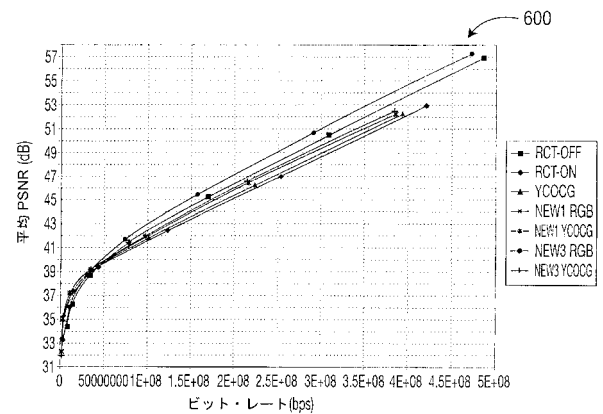
【 図 4 】



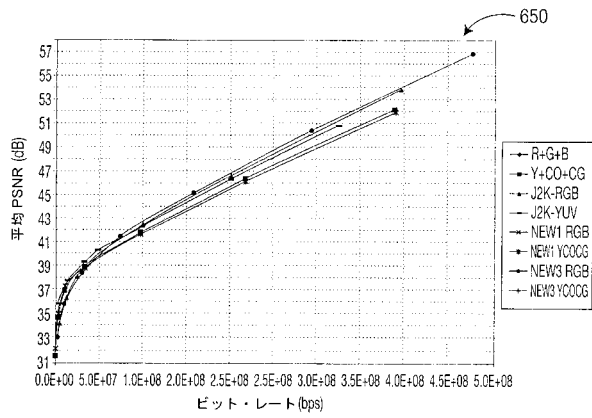
【 図 5 】



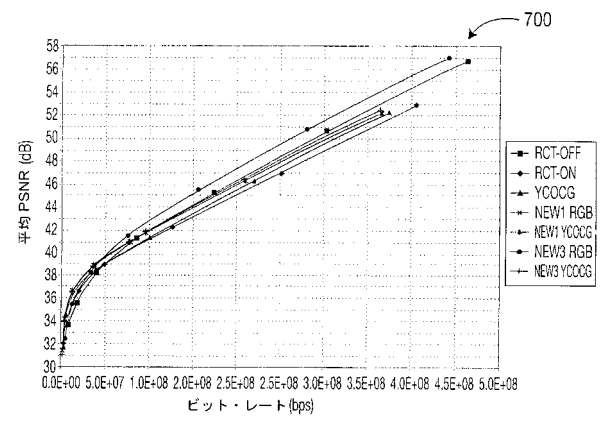
【 図 6 A 】



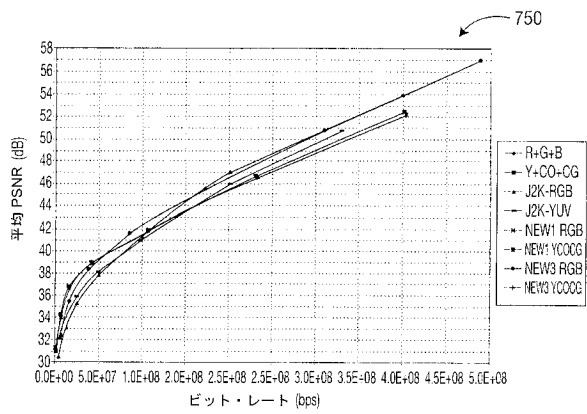
【図 6 B】



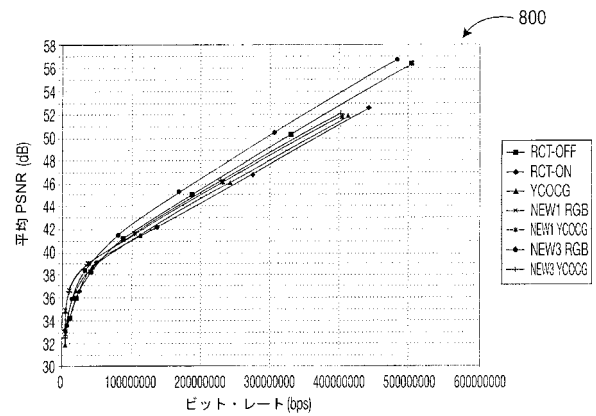
【図 7 A】



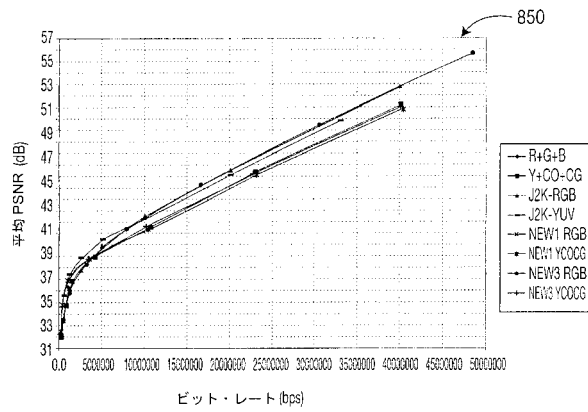
【図 7 B】



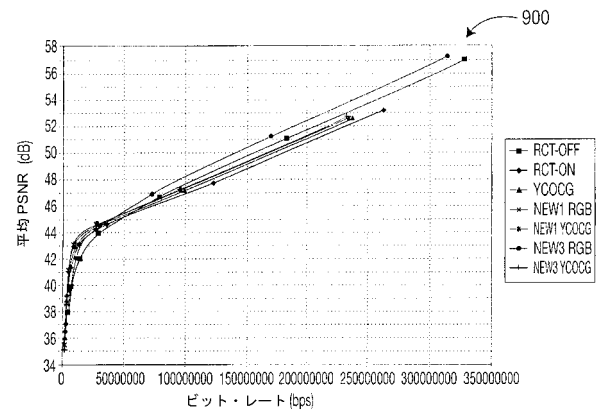
【図 8 A】



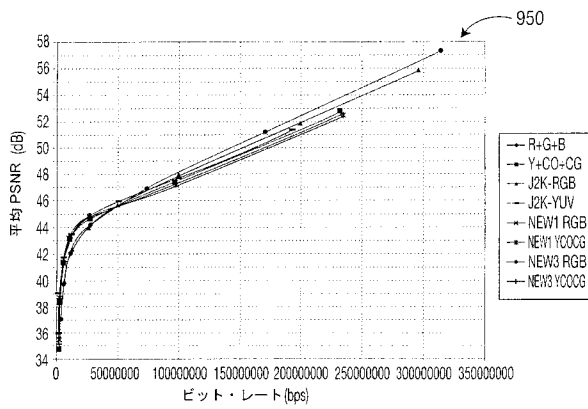
【図 8 B】



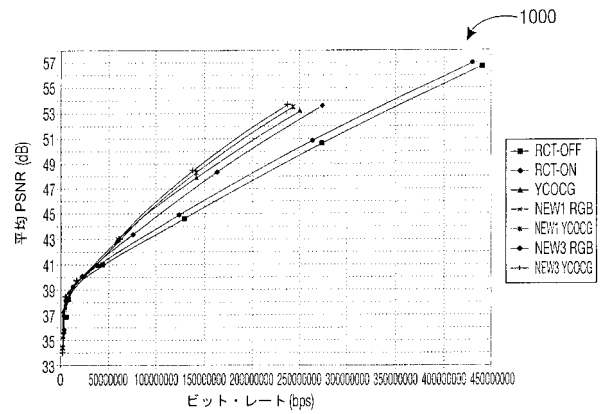
【図 9 A】



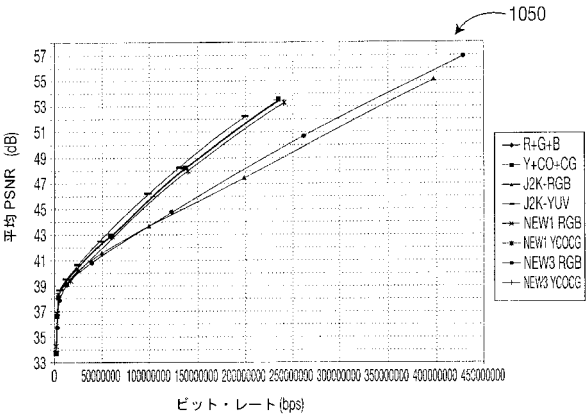
【図 9 B】



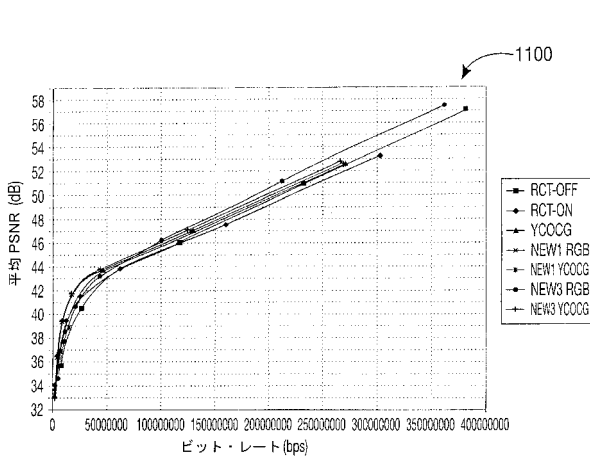
【図 10 A】



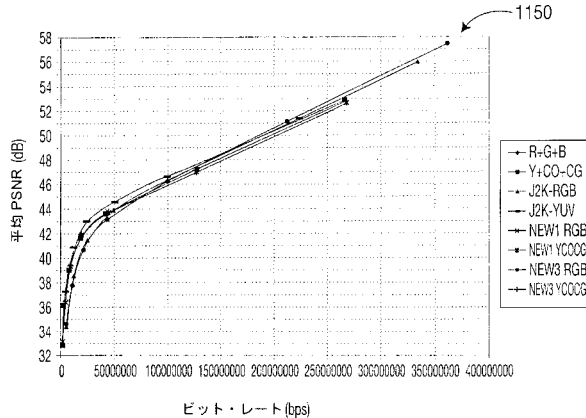
【 図 1 0 B 】



【 図 1 1 A 】



【 図 1 1 B 】



【 図 1 2 】

1200		
seq_parameter_set_rbsp(){		
profile_idc	0	u(8)
constraint_set0_flag	0	u(1)
constraint_set1_flag	0	u(1)
constraint_set2_flag	0	u(1)
constraint_set3_flag	0	u(1)
reserved_zero_4bits	0	u(4)
level_idc	0	u(8)
seq_parameter_set_id	0	ue(v)
if(profile_idc == 100 profile_idc == 110 profile_idc == 122 profile_idc == 166 profile_idc == 188){		
chroma_format_idc	0	ue(v)
bit_depth_luma_minus8	0	ue(v)

【図 13A】

Residual() {	C	ディスクリプタ
if(!entropy_coding_mode_flag)		
residual_block = residual_block_cavlc		
else		
residual_block = residual_block_cabac		
if(MbPartPredMode(mb_type, 0) == Intra_16x16)		
residual_block(intra16x16DCLevel, 16)	3	
for(i8x8 = 0; i8x8 < 4; i8x8++) /* 各 8x8 ブロック */		
if(!transform_size_8x8_flag !entropy_coding_mode_flag)		
for(i4x4 = 0; i4x4 < 4; i4x4++) { /* ブロックの各 4x4 サブブロック */		
if(CodedBlockPatternLuma & (1 << i8x8))		
if(MbPartPredMode(mb_type, 0) == Intra_16x16)		
residual_block(intra16x16ACLevel[i8x8 * 4 + i4x4], 15)	3	
else		
residual_block(LumaLevel[i8x8 * 4 + i4x4], 16)	3 4	
else if(MbPartPredMode(mb_type, 0) == Intra_16x16)		
for(i = 0; i < 15; i++)		
intra16x16ACLevel[i8x8 * 4 + i4x4][i] = 0		
else		
for(i = 0; i < 16; i++)		
LumaLevel[i8x8 * 4 + i4x4][i] = 0		
if(!entropy_coding_mode_flag && transform_size_8x8_flag)		
for(i = 0; i < 16; i++)		
LumaLevel8x8[i8x8][4 * i + i4x4] =		
LumaLevel[i8x8 * 4 + i4x4][i]		
}		

【図 13B】

else if(CodedBlockPatternLuma & (1 << i8x8))		
residual_block(LumaLevel8x8[i8x8], 64)	3 4	
else		
for(i = 0; i < 64; i++)		
LumaLevel8x8[i8x8][i] = 0		
if(chroma_format_idc == 1 chroma_format_idc == 2) {		
NumC8x8 = 4 / (SubWidthC * SubHeightC)		
for(iCbCr = 0; iCbCr < 2; iCbCr++)		
if(CodedBlockPatternChroma & 3) /* 色度 DC 残差が存在 */		
residual_block(ChromaDCLevel[iCbCr], 4 * NumC8x8)	3 4	
else		
for(i = 0; i < 4 * NumC8x8; i++)		
ChromaDCLevel[iCbCr][i] = 0		
for(iCbCr = 0; iCbCr < 2; iCbCr++)		
for(i8x8 = 0; i8x8 < NumC8x8; i8x8++)		
for(i4x4 = 0; i4x4 < 4; i4x4++)		
if(CodedBlockPatternChroma & 2)		
/* 色度 AC 残差が存在 */		
residual_block(ChromaACLevel[iCbCr][i8x8 * 4 + i4x4], 15)	3 4	
else		
for(i = 0; i < 15; i++)		
ChromaACLevel[iCbCr][i8x8 * 4 + i4x4][i] = 0		
} else if(chroma_format_idc == 3) {		
if(MbPartPredMode(mb_type, 0) == Intra_16x16) /* 4:4:4 用のCb */		
residual_block(Cbintra16x16DCLevel, 16)	3	
for(i8x8 = 0; i8x8 < 4; i8x8++) /* 各 Cb 8x8 ブロック */		
if(!transform_size_8x8_flag !entropy_coding_mode_flag)		
for(i4x4 = 0; i4x4 < 4; i4x4++) { /* ブロックの各 4x4 サブブロック */		
if(CodedBlockPatternLuma & (1 << i8x8))		

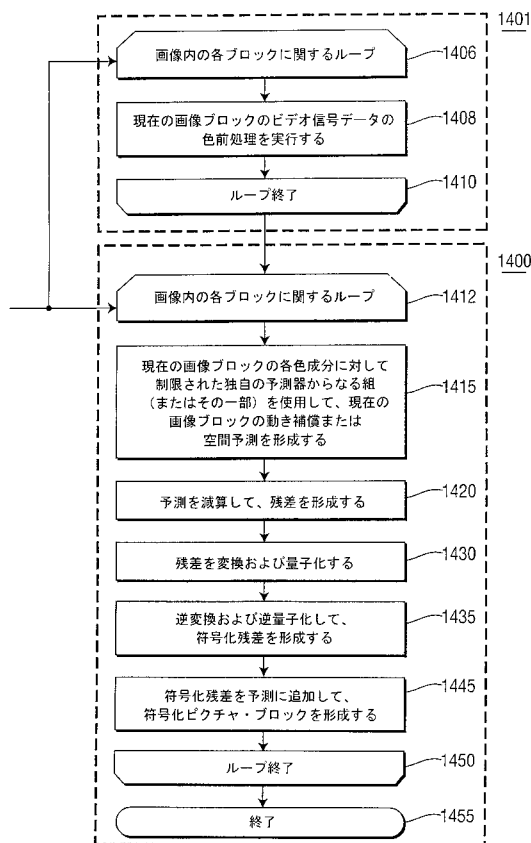
【図 13C】

if(MbPartPredMode(mb_type, 0) == Intra_16x16)		
residual_block(Cbintra16x16ACLevel[i8x8 * 4 + i4x4], 15)	3	
else		
residual_block(CbLevel[i8x8 * 4 + i4x4], 16)	3 4	
else if(MbPartPredMode(mb_type, 0) == Intra_16x16)		
for(i = 0; i < 15; i++)		
Cbintra16x16ACLevel[i8x8 * 4 + i4x4][i] = 0		
else		
for(i = 0; i < 16; i++)		
CbLevel[i8x8 * 4 + i4x4][i] = 0		
if(!entropy_coding_mode_flag && transform_size_8x8_flag)		
for(i = 0; i < 16; i++)		
CbLevel8x8[i8x8][4 * i + i4x4] =		
CbLevel[i8x8 * 4 + i4x4][i]		
}		
else if(CodedBlockPatternLuma & (1 << i8x8))		
residual_block(CbLevel8x8[i8x8], 64)	3 4	
else		
for(i = 0; i < 64; i++)		
CbLevel8x8[i8x8][i] = 0		
if(MbPartPredMode(mb_type, 0) == Intra_16x16) /* 4:4:4 用のCr */		
residual_block(Crintra16x16DCLevel, 16)	3	
for(i8x8 = 0; i8x8 < 4; i8x8++) /* 各 Cr 8x8 ブロック */		
if(!transform_size_8x8_flag !entropy_coding_mode_flag)		
for(i4x4 = 0; i4x4 < 4; i4x4++) { /* ブロックの各 4x4 サブブロック */		
if(CodedBlockPatternLuma & (1 << i8x8))		
if(MbPartPredMode(mb_type, 0) == Intra_16x16)		
residual_block(Crintra16x16ACLevel[i8x8 * 4 + i4x4], 15)	3	
else		

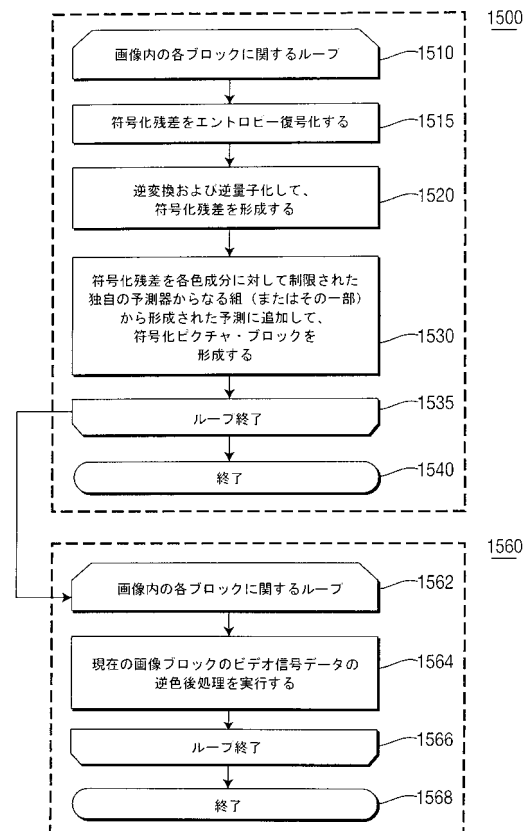
【図 13D】

residual_block(CrLevel[i8x8 * 4 + i4x4], 16)	3 4	
else if(MbPartPredMode(mb_type, 0) == Intra_16x16)		
for(i = 0; i < 15; i++)		
Crintra16x16ACLevel[i8x8 * 4 + i4x4][i] = 0		
else		
for(i = 0; i < 16; i++)		
CrLevel[i8x8 * 4 + i4x4][i] = 0		
if(!entropy_coding_mode_flag && transform_size_8x8_flag)		
for(i = 0; i < 16; i++)		
CrLevel8x8[i8x8][4 * i + i4x4] =		
CrLevel[i8x8 * 4 + i4x4][i]		
}		
else if(CodedBlockPatternLuma & (1 << i8x8))		
residual_block(CrLevel8x8[i8x8], 64)	3 4	
else		
for(i = 0; i < 64; i++)		
CrLevel8x8[i8x8][i] = 0		
}		

【図 14】



【図 15】



【図 16 A】

1600		C	ディスクリプタ
mb_pred(mb_type){			
if(MbPartPredMode(mb_type,0) == Intra_4x4			
MbPartPredMode(mb_type,0) == Intra_8x8			
MbPartPredMode(mb_type,0) == Intra_16x16){			
if(profile_idc != 166){			
if(MbPartPredMode(mb_type,0) == Intra_4x4)			
for(luma4x4BkIdx=0; luma4x4BkIdx<16; luma4x4BkIdx++){			
prev_intra4x4_pred_mode_flag[luma4x4BkIdx]	2	u(1) ae(v)	
if(!prev_intra4x4_pred_mode_flag[luma4x4BkIdx])			
rem_intra4x4_pred_mode[luma4x4BkIdx]	2	u(3) ae(v)	
}			
if(MbPartPredMode(mb_type,0) == Intra_8x8)			
for(luma8x8BkIdx=0; luma8x8BkIdx<4; luma8x8BkIdx++){			
prev_intra8x8_pred_mode_flag[luma8x8BkIdx]	2	u(1) ae(v)	
if(!prev_intra8x8_pred_mode_flag[luma8x8BkIdx])			
rem_intra8x8_pred_mode[luma8x8BkIdx]	2	u(3) ae(v)	
}			
if(chroma_format_idc != 0)			
intra_chroma_pred_mode	2	u(v) ae(v)	
} else {			
if(MbPartPredMode(mb_type,0) == Intra_4x4)			
for(luma4x4BkIdx=0; luma4x4BkIdx<16; luma4x4BkIdx++){			
prev_intra4x4_pred_mode_flag0[luma4x4BkIdx]	2	u(1) ae(v)	
if(!prev_intra4x4_pred_mode_flag0[luma4x4BkIdx])			
rem_intra4x4_pred_mode0[luma4x4BkIdx]	2	u(3) ae(v)	
prev_intra4x4_pred_mode_flag1[luma4x4BkIdx]	2	u(1) ae(v)	

【図 16 B】

if(!prev_intra4x4_pred_mode_flag1[luma4x4BkIdx])			
rem_intra4x4_pred_mode1[luma4x4BkIdx]	2	u(3) ae(v)	
prev_intra4x4_pred_mode_flag2[luma4x4BkIdx]	2	u(1) ae(v)	
if(!prev_intra4x4_pred_mode_flag2[luma4x4BkIdx])			
rem_intra4x4_pred_mode2[luma4x4BkIdx]	2	u(3) ae(v)	
}			
if(MbPartPredMode(mb_type,0) == Intra_8x8)			
for(luma8x8BkIdx=0; luma8x8BkIdx<4; luma8x8BkIdx++){			
prev_intra8x8_pred_mode_flag0[luma8x8BkIdx]	2	u(1) ae(v)	
if(!prev_intra8x8_pred_mode_flag0[luma8x8BkIdx])			
rem_intra8x8_pred_mode0[luma8x8BkIdx]	2	u(3) ae(v)	
prev_intra8x8_pred_mode_flag1[luma8x8BkIdx]	2	u(1) ae(v)	
if(!prev_intra8x8_pred_mode_flag1[luma8x8BkIdx])			
rem_intra8x8_pred_mode1[luma8x8BkIdx]	2	u(3) ae(v)	
prev_intra8x8_pred_mode_flag2[luma8x8BkIdx]	2	u(1) ae(v)	
if(!prev_intra8x8_pred_mode_flag2[luma8x8BkIdx])			
rem_intra8x8_pred_mode2[luma8x8BkIdx]	2	u(3) ae(v)	
}			
} else if(MbPartPredMode(mb_type,0) != Direct){			
.....			

【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No
PCT/US2006/009587

A. CLASSIFICATION OF SUBJECT MATTER INV. H04N7/26 H04N7/50 H04N7/34		
According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED		
Minimum documentation searched (classification system followed by classification symbols) H04N		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched		
Electronic data base consulted during the International search (name of data base and, where practical, search terms used) EPO-Internal, COMPENDEX, INSPEC, IBM-TDB		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	<p>WOO-SHIK KIM, DAE-SUNG CHO, HYUN MUN KIM: "Proposal for the unsolved issues in Professional Extensions II, Document JVT-J018" JOINT VIDEO TEAM (JVT) OF ISO/IEC MPEG & ITU-T VCEG (ISO/IEC JTC1/SC29/WG11 AND ITU-T SG16 Q.6), 10TH JVT MEETING 8-12 DECEMBER, 2003, HAWAII, US, [Online] 8 December 2003 (2003-12-08), pages 1-11, XP002390616 Hawaii, US Retrieved from the Internet: URL:ftp3.itu.int/av-arch/jvt-site/2003_12_Waikoloa/JVT-J018.doc> [retrieved on 2006-07-14] Sections 2.1, 2.2 and 2.3, pages 1-3</p> <p style="text-align: center;">-/-</p>	1-15
<input checked="" type="checkbox"/> Further documents are listed in the continuation of Box C. <input checked="" type="checkbox"/> See patent family annex.		
* Special categories of cited documents : *A* document defining the general state of the art which is not considered to be of particular relevance *E* earlier document but published on or after the international filing date *L* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) *O* document referring to an oral disclosure, use, exhibition or other means *P* document published prior to the international filing date but later than the priority date claimed *T* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention *X* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone *Y* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art. *&* document member of the same patent family		
Date of the actual completion of the international search 24 July 2006		Date of mailing of the international search report 09/08/2006
Name and mailing address of the ISA/ European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016		Authorized officer Colesanti, C

INTERNATIONAL SEARCH REPORT

International application No

PCT/US2006/009587

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	SULLIVAN G J ET AL: "The H.264/AVC advanced video coding standard: overview and introduction to the fidelity range extensions" PROCEEDINGS OF THE SPIE, SPIE, BELLINGHAM, VA, US, vol. 5558, November 2004 (2004-11), pages 454-474, XP002340590 ISSN: 0277-786X Section 1.2, pages 455-456 Section 2.1.1, page 460 Section 2.7, pages 467-468	1-15
X	WOO-SHIK KIM,DMITRY BIRINOV,HYUN MUN KIM: "Adaptive Residue Transform and Sampling, Document JVT-K018r1" JOINT VIDEO TEAM (JVT) OF ISO/IEC MPEG & ITU-T VCEG (ISO/IEC JTCL/SC29/WG11 AND ITU-T SG16 Q.6), 11TH JVT MEETING 15-19 MARCH, 2004, MUNICH, GERMANY, [Online] 15 March 2004 (2004-03-15), pages 1-16, XP002390617 Munich, Germany Retrieved from the Internet: URL:ftp3.itu.int/av-arch/jvt-site/2004_03_Munich/JVT-K018r1.zip> [retrieved on 2006-07-14]	1-4, 6-11,13, 15
A	Sections 1. and 2., pages 1-3 as well as Table 9-11	5,12,14
A	GARY SULLIVAN, TOM MCMAHON,THOMAS WIEGAND,DETLEV MARPE,AJAY LUTHRA: "Draft Text of H.264/AVC Fidelity Range Extensions Amendment, Document JVT-L047d2" JOINT VIDEO TEAM (JVT) OF ISO/IEC MPEG & ITU-T VCEG (ISO/IEC JTCL/SC29/WG11 AND ITU T SG16 Q.6), 12TH MEETING 17-23 JULY, 2004, REDMOND, WA, USA, 17 July 2004 (2004-07-17), pages 1-110, XP002390664 REDMOND, WA, USA Subclause 7.3.5.1, page 11 Subclause 7.4.51, page 23	1-15
A	US 5 724 450 A (CHEN ET AL) 3 March 1998 (1998-03-03) column 2, lines 20-30; figures 3a,3b column 5, line 13 - line 18	1-15

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/US2006/009587

Patent document cited in search report		Publication date		Patent family member(s)	Publication date
US 5724450	A	03-03-1998	AU	3685995 A	26-04-1996
			WO	9610882 A1	11-04-1996

フロントページの続き

(81)指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW

(72)発明者 ユー, ハオピン

アメリカ合衆国 インディアナ州 カーメル グレン・アベ・コート 3 4 7 1

Fターム(参考) 5C057 EA02 EA07 EG08 EM04 EM07 EM13 EM16

5C059 MA00 MA04 MA05 MA12 MA21 MC11 MC38 ME01 NN01 PP05

PP06 PP07 PP15 PP16 RB09 RC11 UA02 UA05 UA12 UA16