【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第７部門第３区分
【発行日】平成21年5月14日(2009.5.14)

【公表番号】特表2009-507418(P2009-507418A)
【公表日】平成21年2月19日(2009.2.19)
【年通号数】公開・登録公報2009-007
【出願番号】特願2008-529003(P2008-529003)
【国際特許分類】
Ｈ０４Ｎ　17/00　　(2006.01)
【ＦＩ】
Ｈ０４Ｎ　17/00　　Ｇ

【手続補正書】
【提出日】平成21年3月25日(2009.3.25)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
ビデオテストパターンを生成するよう少なくとも１つのアドレスカウンタを制御するコントローラと、
前記ビデオテストパターンの各部分の間の各遷移のピクセル値を格納し、繰り返されるピクセル値を格納する第１メモリと、
前記ピクセル値と前記繰り返されるピクセル値の配置を決定するためのピクセルパターン情報を格納する第２メモリと、
次の遷移の前に生成される前記繰り返されるピクセル値の個数を制御するカウンタと、
を有するビデオテストパターン生成装置。
【請求項２】
前記コントローラは、ピクセル値が割り当てられるピクセルアドレスを変更するよう少なくとも１つのアドレスカウンタをインクリメント／デクリメントするように、前記少なくとも１つのアドレスカウンタを制御するコントロールシーケンサである、請求項１記載の生成装置。
【請求項３】
前記少なくとも１つのアドレスカウンタは、Ｙ－Ｃｂ－Ｃｒフォーマットによる各遷移のためのピクセル値を提供するピクセルカウンタを有する、請求項１記載の生成装置。
【請求項４】
前記少なくとも１つのアドレスカウンタは、前記各遷移のためのピクセル値のアドレス位置を提供する遷移カウンタを有する、請求項１記載の生成装置。
【請求項５】
前記カウンタは、次の遷移前にピクセル値が繰り返される回数を表すカウントを有するリピートカウンタである、請求項１記載の生成装置。
【請求項６】
前記少なくとも１つのアドレスカウンタは、ピクセル値を次のピクセル行に適用するためラインカウントを変更するラインカウンタを有する、請求項１記載の生成装置。
【請求項７】
前記第１メモリは、前記ビデオテストパターンの少なくとも１つのパターンに従って格納されるピクセル遷移値を有するＲＯＭを有する、請求項１記載の生成装置。

【請求項８】
前記第２メモリは、前記第１メモリのピクセル遷移値のためのアドレスに対応する遷移位置の値を有するＲＯＭを有する、請求項７記載の生成装置。
【請求項９】
前記第２メモリは、少なくとも１つのビデオフォーマットのための格納された遷移パターンを有し、前記ビデオフォーマットは選択可能である、請求項１記載の生成装置。
【請求項１０】
ブラックピクセルを生成する手段をさらに有する、請求項１記載の生成装置。
【請求項１１】
選択されたビデオテストパターンに従って、ピクセルカウンタと、遷移カウンタと、リピートカウンタと、ラインカウンタとを有する各アドレスカウンタを制御するよう構成されるコントロールシーケンサと、
前記ビデオテストパターンの各部分の間の各遷移のためのピクセル値を格納し、繰り返されるピクセル値を格納し、前記遷移カウンタと前記ピクセルカウンタとからのアドレス情報に従って格納されているピクセル値を出力するよう構成される第１メモリと、
前記各遷移のためのピクセル値と前記繰り返されるピクセル値との配置を決定するためのパターン情報を格納し、前記遷移カウンタからのアドレス情報と選択されたフォーマットとに従って、遷移領域と繰り返されるピクセル領域とを規定するよう構成される第２メモリと、
を有するビデオテストパターン生成装置であって、
前記ラインカウンタは、ピクセル値を次のピクセル行に適用するためのラインカウントを変更するよう構成され、
前記リピートカウンタは、次の遷移前に生成される前記繰り返されるピクセル値の回数を制御するよう構成される生成装置。
【請求項１２】
前記アドレスカウンタは、ピクセル値及び／又は遷移が割り当てられるアドレスを変更するためインクリメント／デクリメントされる、請求項１１記載の生成装置。
【請求項１３】
前記ピクセル値は、Ｙ－Ｃｂ－Ｃｒフォーマットに従って格納される、請求項１１記載の生成装置。
【請求項１４】
前記第１メモリは、前記ビデオテストパターンの１以上のパターンに従って格納されたピクセル遷移値を有するＲＯＭを有する、請求項１１記載の生成装置。
【請求項１５】
前記第２メモリは、前記第１メモリのピクセル遷移値のアドレスに対応する遷移位置の値を格納したＲＯＭを有する、請求項１４記載の生成装置。
【請求項１６】
前記第２メモリは、１以上のビデオフォーマットの格納された遷移パターンを有し、前記ビデオフォーマットは選択可能である、請求項１１記載の生成装置。
【請求項１７】
ブラックピクセルを生成する手段をさらに有する、請求項１１記載の生成装置。
【請求項１８】
ビデオテストパターンを生成する方法であって、
ピクセル値を各ピクセルに割り当てるようアドレスカウンタを調整するステップと、
格納されている遷移値に従って、ビデオテストパターンの各遷移領域のピクセル値をメモリから出力するステップと、
繰り返されるピクセル値が同一のメモリ位置から繰り返し出力されるように、前記遷移領域以外の領域における出力のためのピクセル値を繰り返すステップと、
を有する方法。
【請求項１９】

レンダリングされるテストパターンを選択するステップをさらに有する、請求項１８記載の方法。
【請求項２０】
レンダリングするビデオフォーマットを選択するステップをさらに有する、請求項１８記載の方法。
【請求項２１】
請求項１８記載の方法の各ステップをマシーンに実行させることにより実行可能な命令のプログラムを有形に実現するマシーンにより可読なプログラム記憶装置。