

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第6256582号  
(P6256582)

(45) 発行日 平成30年1月10日(2018.1.10)

(24) 登録日 平成29年12月15日(2017.12.15)

(51) Int.Cl.

F I

G 0 6 F 11/07 (2006.01)

G 0 6 F 11/07 1 7 8

G 0 6 F 9/46 (2006.01)

G 0 6 F 11/07 1 4 0 C

G 0 6 F 9/46 3 5 0

請求項の数 8 (全 33 頁)

(21) 出願番号 特願2016-232727 (P2016-232727)  
 (22) 出願日 平成28年11月30日(2016.11.30)  
 (62) 分割の表示 特願2012-141495 (P2012-141495)  
                   の分割  
           原出願日 平成24年6月22日(2012.6.22)  
 (65) 公開番号 特開2017-62841 (P2017-62841A)  
 (43) 公開日 平成29年3月30日(2017.3.30)  
           審査請求日 平成28年11月30日(2016.11.30)

(73) 特許権者 000005223  
           富士通株式会社  
           神奈川県川崎市中原区上小田中4丁目1番  
           1号  
 (74) 代理人 100074099  
           弁理士 大菅 義之  
 (74) 代理人 100133570  
           弁理士 ▲徳▼永 民雄  
 (72) 発明者 近藤 浩  
           神奈川県川崎市中原区上小田中4丁目1番  
           1号 富士通株式会社内  
 (72) 発明者 岡野 憲司  
           神奈川県川崎市中原区上小田中4丁目1番  
           1号 富士通株式会社内

最終頁に続く

(54) 【発明の名称】 メモリダンプ機能を有する情報処理装置

(57) 【特許請求の範囲】

【請求項1】

記憶装置及び演算処理装置を有するとともに、前記演算処理装置及び前記記憶装置により、オペレーティングシステムが稼動する仮想マシンを制御するハイパーバイザの処理と、前記記憶装置及び前記演算処理装置を含むシステムの制御を行なうファームウェアの処理が、それぞれ実行される情報処理装置において、

前記ハイパーバイザは、

実行中のオペレーティングシステムのエラーを検出した場合、前記エラーが検出されたオペレーティングシステムを停止し、

前記ファームウェアは、

前記エラーが検出されたオペレーティングシステムが稼動する仮想マシンを制御するハイパーバイザを停止し、

停止したオペレーティングシステムが使用するメモリ領域を、停止した前記オペレーティングシステムのカーネルが使用していた第1のメモリ領域とは異なる第2のメモリ領域に変更し、

停止した前記ハイパーバイザを起動させ、

起動した前記ハイパーバイザは、

停止した前記オペレーティングシステムを前記第2のメモリ領域を使用領域として起動させ、

起動した前記オペレーティングシステムは、

10

20

前記エラーを検出したオペレーティングシステムの停止に応じて停止したプログラムを再開し、

前記仮想マシンを制御するハイパーバイザが稼動した状態で、前記ハイパーバイザが使用するメモリ領域から読み出したデータを、ハイパーバイザのダンプファイルとしてファイルに書き出す処理を実行する情報処理装置。

【請求項 2】

前記情報処理装置において、

起動した前記オペレーティングシステムはさらに、

前記第 1 のメモリ領域から読み出したデータを、オペレーティングシステムのダンプファイルとしてファイルに書き出す処理を実行する請求項 1 記載の情報処理装置。

10

【請求項 3】

前記情報処理装置はさらに、

前記記憶装置及び前記演算処理装置をそれぞれ有する一又は複数のシステムボードをそれぞれ有する複数の物理パーティションに分割され、

前記複数の物理パーティションは、オペレーティングシステムが稼動する仮想マシンに対応する論理ドメインと、前記論理ドメインを制御するハイパーバイザと、前記ファームウェアとをそれぞれ有する請求項 1 又は 2 記載の情報処理装置。

【請求項 4】

前記ファームウェアはさらに、

前記ハイパーバイザを停止した後、前記第 1 のメモリ領域の内容を保持したまま、前記ハイパーバイザが使用するメモリ領域を前記第 2 のメモリ領域に変更し、少なくとも変更後の前記第 2 のメモリ領域を初期化した後に、前記ハイパーバイザを起動する請求項 1 乃至 3 のいずれか 1 項に記載の情報処理装置。

20

【請求項 5】

前記ファームウェアはさらに、

前記ハイパーバイザが使用していた領域のダンプを行うか否かを示すフラグ情報を格納し、

前記フラグ情報が、前記ハイパーバイザが使用していた領域のダンプを行うことを示す場合、前記第 1 のメモリ領域から呼び出したデータをハイパーバイザのダンプファイルとしてファイルに書き出す請求項 1 乃至 4 のいずれか 1 項に記載の情報処理装置。

30

【請求項 6】

前記ハイパーバイザはさらに、

前記フラグ情報に基づいて、前記第 1 のメモリ領域から読み出したデータをハイパーバイザのダンプファイルとしてファイルに書き出す他の論理ドメインを実行する請求項 5 記載の情報処理装置。

【請求項 7】

前記ファームウェアはさらに、

前記データをハイパーバイザのダンプファイルとしてファイルに書き出した後に、前記フラグ情報を初期化する請求項 6 記載の情報処理装置。

40

【請求項 8】

前記ファームウェアはさらに、

前記データをハイパーバイザのダンプファイルとしてファイルに書き出した後に、前記第 1 のメモリ領域を資源として開放する請求項 1 乃至 7 のいずれか 1 項に記載の情報処理装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、メモリダンプ機能を有する情報処理装置に関する。

【背景技術】

【0002】

50

近年、UNIX（登録商標）サーバ、IAサーバが基幹システムに導入されるようになり、UNIX（登録商標）サーバ、IAサーバの高可用性が重要視されている。一般的に、システムに致命的なエラーが発生した場合はシステムを緊急停止（パニック）させて、その原因を調査するためにメモリダンプをディスクに保存している。

【0003】

システムを停止している間は、システムを使用できないので、速やかにシステムを再起動することが重要な要件となる。

【0004】

しかし、近年では、実装メモリの容量がテラバイト（TB）オーダのサーバが登場し、このようなシステムでは、メモリダンプを採取するのに非常に時間がかかり、速やかにシステムを再起動することができなくなっている。

10

【0005】

また、メモリダンプをディスク上に保存せず、緊急停止時のメモリ内容を別のメモリ上に保存する方法や障害発生時のメモリ内容をダンプ格納領域に保存する際、メモリの一部を保存し、再起動後に保存していないメモリ内容をダンプファイルに変換する方法が知られている。

【先行技術文献】

【特許文献】

【0006】

【特許文献1】特開平11-212836号公報

20

【特許文献2】特開2001-229053号公報

【特許文献3】特開2006-72931号公報

【特許文献4】特開2005-122334号公報

【発明の概要】

【発明が解決しようとする課題】

【0007】

しかしながら、従来の方法では、異常発生時のメモリダンプを別のメモリやディスクに保存しているため、保存するメモリダンプのサイズが大きい場合は、メモリのコピーに時間がかかり、速やかにシステムを再起動することができないという問題があった。

【0008】

30

また、オペレーティングシステムが致命的なエラーを検出して、システムを緊急停止する場合、異常を検出したオペレーティングシステムがダンプを採取するため、ダンプ採取処理中に再度異常を検出して、ハングアップが発生するなどの二次被害が発生することがあるという問題があった。

【0009】

1つの側面では、本発明は、再起動が必要となる異常を検出した場合、速やかに業務を再開させて、原因調査のためのメモリダンプを採取することを課題とする。

【課題を解決するための手段】

【0010】

1つの側面では、実施の形態の情報処理装置は、記憶装置及び演算処理装置を有するとともに、前記演算処理装置及び前記記憶装置により、オペレーティングシステムが稼動する仮想マシンを制御するハイパーバイザの処理と、前記記憶装置及び前記演算処理装置を含むシステムの制御を行なうファームウェアの処理が、それぞれ実行される。

40

【0011】

前記ハイパーバイザは、実行中のオペレーティングシステムのエラーを検出した場合、前記エラーが検出されたオペレーティングシステムを停止する。

【0012】

前記ファームウェアは、前記エラーが検出されたオペレーティングシステムが稼動する仮想マシンを制御するハイパーバイザを停止し、停止したオペレーティングシステムが使用するメモリ領域を、停止した前記オペレーティングシステムのカーネルが使用していた

50

第1のメモリ領域とは異なる第2のメモリ領域に変更し、停止した前記ハイパーバイザを起動させる。

【0013】

起動した前記ハイパーバイザは、停止した前記オペレーティングシステムを前記第2のメモリ領域を使用領域として起動させる。

【0014】

起動した前記オペレーティングシステムは、前記エラーを検出したオペレーティングシステムの停止に応じて停止したプログラムを再開し、前記仮想マシンを制御するハイパーバイザが稼動した状態で、前記ハイパーバイザが使用するメモリ領域から読み出したデータを、ハイパーバイザのダンプファイルとしてファイルに書き出す処理を実行する。

10

【発明の効果】

【0015】

1つの実施の形態の情報処理装置によれば、再起動が必要となる異常を検出した場合、速やかに業務を再開させて、原因調査のためのメモリダンプを採取することができる。

【図面の簡単な説明】

【0016】

【図1】実施の形態に係るサーバのハードウェア構成図である。

【図2】実施の形態に係るサーバと機能との対応関係を示す図である。

【図3】実施の形態に係る物理パーティションの機能ブロック図である。

【図4】実施の形態に係るファームウェアの構成図である。

20

【図5】実施の形態に係るハイパーバイザの構成図である。

【図6】実施の形態に係るOSの構成図である。

【図7A】第1の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【図7B】第1の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【図7C】第1の実施の形態に係るメモリダンプ生成処理の変形例のフローチャートである。

【図8】HVダンプ対象領域情報の例である。

【図9A】第2の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【図9B】第2の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【図9C】第2の実施の形態に係るメモリダンプ生成処理のフローチャートである。

30

【図10】カーネルダンプ対象領域情報の例である。

【図11】ダンプ採取用ドメインによるカーネルのメモリダンプ生成処理のフローチャートである。

【図12】ダンプ採取用ドメインによるメモリダンプの採取を示す図である。

【図13】ダンプ採取用ドメインによるメモリダンプの採取におけるPA-RAマッピング情報を示す図である。

【図14】メモリDynamic Reconfiguration機能を用いたカーネルのメモリダンプ生成処理のフローチャートである。

【図15】メモリDynamic Reconfiguration機能を用いたメモリダンプの採取を示す図である。

40

【図16】メモリDynamic Reconfiguration機能を用いたメモリダンプの採取におけるPA-RAマッピング情報を示す図である。

【図17】第3の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【図18A】第4の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【図18B】第4の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【図19】稼動中のハイパーバイザのメモリダンプ生成処理のフローチャートである。

【発明を実施するための形態】

【0017】

以下、図面を参照しながら本発明の実施の形態を説明する。

図1は、実施の形態に係るサーバのハードウェア構成図である。

50

## 【0018】

サーバ（情報処理装置）10は、システムボード11-i（ $i = 1 \sim 3$ ）、サービスプロセッサ（SP）21、ディスクユニット31、および通信インタフェース41を備える。

## 【0019】

システムボード11-i、サービスプロセッサ21、ディスクユニット31、および通信インタフェース41は、バス51を介して接続されている。

## 【0020】

システムボード11-iは、Central Processing Unit（CPU）12-i-k（ $k = 1, 2$ ）、不揮発性メモリ14-i、およびメモリ13-i-kを備える。

10

## 【0021】

サービスプロセッサ21は、サーバ10の制御、サーバ10内の物理パーティションの制御等を行う装置である。サービスプロセッサ21は、CPU22およびメモリ23を備える。サービスプロセッサ21は、制御部の一例である。

## 【0022】

CPU22は、サーバ10の制御、サーバ10内の物理パーティションの制御等の各種処理を行う。

## 【0023】

メモリ23は、サービスプロセッサ21で用いられるデータを一時的に格納する。メモリ23は、例えば、RAMである。

20

## 【0024】

ディスクユニット31は、ハードディスクドライブ（HDD）32-i（ $i = 1 \sim 3$ ）を備える。

## 【0025】

HDD32は、サーバ10で使用されるデータを格納する装置である。HDD32は、記憶手段の一例である。

## 【0026】

通信インタフェース41は、サーバ10と接続する装置と通信を行うインタフェースである。

## 【0027】

図2は、実施の形態に係るサーバと機能との対応関係の一例を示す図である。

30

サーバ10は、2つの物理パーティション61-k（ $k = 1, 2$ ）に分割して運用されている。尚、明細書内において、物理パーティション61-1、61-2をそれぞれ物理パーティション#0、物理パーティション#1と表記する場合がある。

## 【0028】

物理パーティション#0、#1は、サービスプロセッサ21により制御される。物理パーティション#0、#1に含まれるCPUは、処理部の一例である。

## 【0029】

システムボード11-1、11-2から構成される物理パーティション#0は、さらに物理パーティション#0内で4つの論理ドメイン#0～#3に分割して、各論理ドメイン#0～#3で独立したオペレーティングシステム（OS）が稼動している。また、ハイパーバイザ（HV）#0が、物理パーティション#0内の物理リソースと各論理ドメイン#0～#3との対応関係を制御する。

40

## 【0030】

システムボード11-3から構成される物理パーティション#1内では、論理ドメイン#4でオペレーティングシステム（OS）が稼動している。またハイパーバイザ#1が、物理パーティション#1内の物理リソースと論理ドメイン#4との対応関係を制御する。

## 【0031】

図3は、実施の形態に係る物理パーティションの機能ブロック図である。

物理パーティション61-1は、論理ドメイン201-m（ $m = 1 \sim 4$ ）、ファームウ

50

エア (FW) 3 1 1、およびハイパーバイザ (HV) 3 5 1 を備える。

【0032】

図3の物理パーティション61-1は、図2の物理パーティション61-1に対応する。

【0033】

尚、論理ドメイン201-1~201-4は、それぞれ図2で示した各論理ドメイン#0~#3に対応する。

【0034】

尚、明細書内において、論理ドメイン201-1は、制御ドメイン#0と表記する場合がある。

【0035】

また、明細書内において、論理ドメイン201-4は、ダンプ専用ドメイン#3またはダンプ採取用ドメイン201-4と表記する場合がある。

【0036】

以下、特に限定ない限り論理ドメインとは仮想マシンを示す。

論理ドメイン201-mは、CPU202-m-k (k=1、2)、メモリ203-m、およびディスク204-mを備える。以下、特に限定ない限りCPU202、メモリ203、およびディスク204は、それぞれ仮想CPU、仮想メモリ、および仮想ディスクである。

【0037】

CPU202-m-kは、各種処理を実行する。

メモリ203-mは、ディスク204-mから読み出された、各種プログラムやデータを格納する。

【0038】

ファームウェア311は、サーバ10全体 (複数の物理パーティション61-1、61-2) の制御を行い、例えば、ハードウェアの初期化、メモリ診断、温度監視などを行う。ファームウェア311には、図1のサービスプロセッサ21、およびシステムボード11-1、11-2の不揮発性メモリ14-1、14-2上に展開されるPower On Self Test (POST) が含まれる。ここで、Power On Self Test (POST) とは、システム起動時にハードウェアリソースの診断と初期化を実行するプログラムである。

【0039】

ハイパーバイザ351は、論理ドメイン201-m、および論理ドメイン201-m上で稼動するオペレーティングシステム (OS) 401-mを制御する。ハイパーバイザ351は、図1のシステムボード11-1、11-2のメモリ13-1-1、13-1-2、13-2-1、13-2-2上に展開されCPU12-1-1、12-1-2、12-2-1、12-2-2により実行される。

【0040】

図3の下部は、物理パーティション61-1内のソフトウェアを示す。

物理パーティション61-1内の各論理ドメイン#0~#3で、OS401-mが稼動している。

【0041】

OS401-1~401-4は、それぞれ論理ドメイン201-1~201-4のオペレーティングシステムに対応する。

【0042】

図4は、実施の形態に係るファームウェアの詳細な構成図である。

ファームウェア311は、ダンプ対象領域情報/HVダンプフラグ格納処理部312、ダンプ対象領域情報/HVダンプフラグ格納領域313、HVダンプフラグ設定部314、メモリ初期化処理部315、HV使用領域変更部316、HV再起動命令部317、ダンプ対象領域情報/HVダンプフラグ通知部318、PA-RAマッピング通知部319、メモリ開放処理部320、HVダンプフラグリセット処理部321を備える。

10

20

30

40

50

## 【 0 0 4 3 】

ダンプ対象領域情報/HVダンプフラグ格納処理部 3 1 2 は、ダンプ対象領域情報およびHVダンプフラグをダンプ対象領域情報/HVダンプフラグ格納領域 3 1 3 に格納する。

## 【 0 0 4 4 】

ダンプ対象領域情報/HVダンプフラグ格納領域 3 1 3 は、ダンプ対象領域情報およびHVダンプフラグが格納される領域である。ここでダンプ対象領域情報は、ダンプ対象領域を示す情報であり、ダンプ対象領域の開始アドレス (PA Base) およびサイズの情報を含む。HVダンプフラグは、ハイパーバイザが使用していたメモリ領域のダンプファイルを生成するか否かを示す制御情報である。また、HVダンプフラグは、稼動中のハイパーバイザのメモリダンプを採取するか否かを示す情報 (HVライブダンプフラグ) を含むこともできる。

10

## 【 0 0 4 5 】

HVダンプフラグ設定部 3 1 4 は、HVダンプフラグの値を設定する。例えば、HVダンプフラグ設定部 3 1 4 は、HVダンプを行なう場合にHVダンプフラグをTRUEに設定する。

## 【 0 0 4 6 】

メモリ初期化処理部 3 1 5 は、メモリの初期化を行う。

HV使用領域変更部 3 1 6 は、ハイパーバイザ 3 5 1 が使用するメモリの領域を変更する。

## 【 0 0 4 7 】

HV再起動命令部 3 1 7 は、ハイパーバイザ 3 5 1 に再起動を指示する。

20

ダンプ対象領域情報/HVダンプフラグ通知部 3 1 8 は、ダンプ対象領域情報およびHVダンプフラグを通知する。

## 【 0 0 4 8 】

PA-RAマッピング通知部 3 1 9 は、OSの処理に必要なPA-RAマッピングをハイパーバイザ 3 5 1 へ通知し、ハイパーバイザ 3 5 1 のPA-RAマッピング処理部 3 6 8 は、通知されたPA-RAマッピングを用いて物理アドレス(PA)から実アドレス(RA)への、あるいは実アドレス(RA)から物理アドレス(PA)への変換を行う。

## 【 0 0 4 9 】

メモリ開放処理部 3 2 0 は、メモリの開放処理を行う。

HVダンプフラグリセット処理部 3 2 1 は、HVダンプフラグをリセットする。詳細には、HVダンプフラグリセット処理部 3 2 1 は、HVダンプフラグをFALSEに設定する。

30

## 【 0 0 5 0 】

図 5 は、実施の形態に係るハイパーバイザの詳細な構成図である。

ハイパーバイザ 3 5 1 は、ドメイン緊急停止指示部 3 5 2、OSパニック指示部 3 5 3、HVダンプ対象領域通知処理部 3 5 4、HVダンプ対象領域情報/HVダンプフラグ格納処理部 3 5 5、HVダンプ対象領域情報/HVダンプフラグ格納領域 3 5 6、HV再起動処理部 3 5 7、OS再起動命令部 3 5 8、HVメモリダンプフラグ読出・送信部 3 5 9、HVダンプ対象領域読出処理部 3 6 0、メモリ管理部 3 6 1、メモリ開放処理部 3 6 2、HVダンプフラグリセット処理部 3 6 3、HVダンプフラグ通知部 3 6 4、ダンプ専用ドメイン起動処理部 3 6 5、カーネルダンプ対象領域情報/カーネルダンプフラグ格納処理部 3 6 6、カーネルダンプ対象領域情報/カーネルダンプフラグ格納領域 3 6 7、PA-RAマッピング処理部 3 6 8、PA-RAマッピング情報格納域 3 6 9、割り込み処理部 3 7 0、メモリダンプ処理起動部 3 7 1、メモリ初期化処理部 3 7 2、およびカーネルダンプフラグリセット処理部 3 7 3 を備える。

40

## 【 0 0 5 1 】

ドメイン緊急停止指示部 3 5 2 は、ドメイン 2 0 1 に緊急停止を指示する。

OSパニック指示部 3 5 3 は、OS 4 0 1 に緊急停止 (パニック) を指示する。

## 【 0 0 5 2 】

HVダンプ対象領域通知処理部 3 5 4 は、HVダンプ対象領域情報/HVダンプフラグ格納領域 3 5 6 からHVダンプ対象領域情報を読み出して通知する。

50

## 【 0 0 5 3 】

HVダンプ対象領域情報/HVダンプフラグ格納処理部 3 5 5 は、HVダンプ対象領域情報およびHVダンプフラグをHVダンプ対象領域情報/HVダンプフラグ格納領域 3 5 6 に格納する。

## 【 0 0 5 4 】

HVダンプ対象領域情報/HVダンプフラグ格納領域 3 5 6 は、HVダンプ対象領域情報およびHVダンプフラグを格納する。HVダンプ対象領域情報は、ハイパーバイザ 3 5 1 が使用しているメモリ領域（HVダンプ対象領域）を示す情報であり、メモリ領域の開始アドレス（PA Base）およびサイズの情報を含む。HVダンプフラグは、ハイパーバイザが使用していたメモリ領域のダンプファイルを生成するか否かを示す制御情報である。

10

## 【 0 0 5 5 】

HV再起動処理部 3 5 7 は、ハイパーバイザ 3 5 1 を停止させ、ハイパーバイザ 3 5 1 の再起動を行う。

## 【 0 0 5 6 】

OS再起動命令部 3 5 8 は、OS 4 0 1 に再起動を指示する。

HVメモリダンプフラグ読出・送信部 3 5 9 は、HVダンプフラグを読み出して送信する。

## 【 0 0 5 7 】

HVダンプ対象領域読出処理部 3 6 0 は、HVダンプ対象領域情報で示されるメモリ領域の内容を読み出し、送信する。または、HVダンプ対象領域読出処理部 3 6 0 は、現在のハイパーバイザ 3 5 1 が使用しているメモリ領域の内容を読み出し、送信する。

20

## 【 0 0 5 8 】

メモリ管理部 3 6 1 は、メモリを管理する。

メモリ開放処理部 3 6 2 は、メモリの開放処理を行う。

## 【 0 0 5 9 】

HVダンプフラグリセット処理部 3 6 3 は、HVダンプフラグをリセットする。詳細には、HVダンプフラグリセット処理部 3 6 3 は、例えば、HVダンプフラグをFALSEに設定する。

## 【 0 0 6 0 】

HVダンプフラグ通知部 3 6 4 は、HVダンプフラグを通知する。

ダンプ専用ドメイン起動処理部 3 6 5 は、ダンプ専用ドメインをファームウェアモードで起動する。ファームウェアモードとは、OSを起動しないモード、すなわちOSを起動する前に停止するモードである。

30

## 【 0 0 6 1 】

カーネルダンプ対象領域情報/カーネルダンプフラグ格納処理部 3 6 6 は、カーネルダンプ対象領域情報およびカーネルダンプフラグをカーネルダンプ対象領域情報/カーネルダンプフラグ格納領域 3 6 7 に格納する。

## 【 0 0 6 2 】

カーネルダンプ対象領域情報/カーネルダンプフラグ格納領域 3 6 7 は、カーネルダンプ対象領域情報およびカーネルダンプフラグを格納する。カーネルダンプ対象領域情報は、パニック時にOS 4 0 1 のカーネルが使用していたメモリ領域（カーネルダンプ対象領域）を示す情報であり、メモリ領域の開始アドレス（RA Base）およびサイズの情報を含む。カーネルダンプフラグは、OS 4 0 1 のカーネルのメモリダンプを実行するか否かを示す情報である。さらに、カーネルダンプフラグは、どのような方法でカーネルのメモリダンプを採取するかを示すこともできる。カーネルダンプフラグは、例えば、0：カーネルのメモリダンプを採取しない、1：ダンプ採取用ドメインで採取、または2：メモリDynamic Reconfiguration機能を用いて採取というような情報である。カーネルダンプフラグは、OS 4 0 1 から受信しても良いし、ハイパーバイザ 3 5 1 が予め設定して保持していても良い。

40

## 【 0 0 6 3 】

PA-RAマッピング処理部 3 6 8 は、物理アドレス（PA）とリアルアドレス（RA）間のマッピングを行う。PAはメモリの物理アドレスであり、RAはドメイン（オペレーテ

50

イングシステム)上の実アドレスである。

【0064】

PA-RAマッピング情報格納域369は、PAとRA間のマッピングの情報を格納する。

割り込み処理部370は、OS401のカーネルのメモリダンプをする場合にS401に対して、割り込み処理させる。割り込み処理が受け付けられるとOS401のカーネルのメモリダンプが可能と判断されてOS401のカーネルのメモリダンプ処理に進み、受け付けられないと割り込み出来ないと判断してOS401のカーネルのメモリダンプ処理はせずに終了する。

【0065】

メモリダンプ処理起動部371は、制御ドメイン201-1にハイパーバイザ351のメモリダンプ処理を起動させる。

10

【0066】

メモリ初期化処理部372は、メモリの初期化を行う。

カーネルダンプフラグリセット処理部373は、カーネルダンプフラグをリセットする。例えば、カーネルダンプフラグリセット処理部373は、カーネルダンプフラグを削除または“0:カーネルのメモリダンプを採取しない”に設定する。

【0067】

図6は、実施の形態に係るOSの詳細な構成図である。

OS401-mは、メモリ管理部402-m、ファイル管理部403-m、プロセス管理部404-m、割り込み処理部405-m、マッピング情報抽出・格納処理部406-m、マッピング情報格納領域407-m、HVメモリダンプ判断部408-m、OS起動処理部409-m、HVダンプ対象領域読出処理部の呼び出し部410-m、カーネルダンプ対象メモリ読出処理部411-m、HVダンプ採取処理部412-m、カーネルダンプ採取処理部413-m、パニック処理部414-m、カーネルダンプ対象領域通知処理部415-m、メモリDR組み込み処理部416-m、メモリDR切り離し処理部417-m、空きメモリ追加処理部418-m、ダンプ専用ドメイン停止処理部419-m、カーネルダンプフラグリセット処理部420-m、およびカーネルダンプフラグ通知部421-mを備える。

20

【0068】

メモリ管理部402-mは、OS401-mが使用するメモリ203-mを割り当てる。

30

ファイル管理部403-mは、ディスク上に格納されたデータであるファイルを管理する。

【0069】

プロセス管理部404-mは、OS401-mが実行するプログラムのプロセスを管理する。

【0070】

割り込み処理部405-mは、割り込み処理を行う。

マッピング情報抽出・格納処理部406-mは、メモリ203-mのダンプを取得および解析するために必要な情報を、マッピング情報格納領域407-mに格納する。

【0071】

40

マッピング情報格納領域407-mは、メモリ203-mのダンプを取得および解析するために必要な情報を格納する。マッピング情報格納領域407-mが格納する情報は、例えば、カーネルのテキスト域、データ域、ヒープ域、スタック域等、各セグメントのマッピング情報(論理アドレス、物理アドレス、サイズ等)やアドレス変換テーブル、ページテーブル等、各種制御テーブルのマッピング情報である。

【0072】

HVメモリダンプ判断部408-mは、HVダンプフラグがTRUEまたはFALSEであるか判定し、ハイパーバイザのメモリダンプを行うか判断する。

【0073】

OS起動処理部409-mは、OS401-mを再起動する。

50

HVダンプ対象領域読出処理部の呼び出し部 4 1 0 - m は、HVダンプ対象領域読出処理部 3 6 0 を呼び出す。

【 0 0 7 4 】

カーネルダンプ対象メモリ読出処理部 4 1 1 - m は、カーネルダンプ対象領域（パニック時に OS 4 0 1 - m のカーネルが使用していたメモリ領域）のメモリ内容を読み出す。

【 0 0 7 5 】

HVダンプ採取処理部 4 1 2 - m は、HVダンプ対象領域読出処理部 3 6 0 からHVダンプ対象領域読出処理部 3 6 0 が読み出したメモリ内容を受信し、ダンプファイルを生成する。

【 0 0 7 6 】

カーネルダンプ採取処理部 4 1 3 - m は、読み出したカーネルダンプ対象領域のメモリ内容をファイルに保存（ダンプファイルを生成）する。

【 0 0 7 7 】

パニック処理部 4 1 4 - m は、ドメイン 2 0 1 - m を緊急停止（パニック）させる。

カーネルダンプ対象領域通知処理部 4 1 5 - m は、パニック時に OS 4 0 1 - m のカーネルが使用しているメモリ領域をハイパーバイザ 3 5 1 に通知する。

【 0 0 7 8 】

メモリDR組み込み処理部 4 1 6 - m は、ドメイン 2 0 1 - m にメモリ領域を組み込む。

メモリDR切り離し処理部 4 1 7 - m は、ドメイン 2 0 1 - m からメモリ領域を切り離す。

【 0 0 7 9 】

空きメモリ追加処理部 4 1 8 - m は、メモリ管理部 4 0 2 - m にダンプ済みのメモリ領域を通知する。

【 0 0 8 0 】

ダンプ専用ドメイン停止処理部 4 1 9 - m は、ダンプを採取した後にダンプを採取するドメイン（ダンプ専用ドメイン）を停止する。

【 0 0 8 1 】

カーネルダンプフラグリセット処理部 4 2 0 - m は、ハイパーバイザ 3 5 1 にカーネルダンプフラグのリセットを指示する。

【 0 0 8 2 】

カーネルダンプフラグ通知部 4 2 1 - m は、ハイパーバイザ 3 5 1 にカーネルダンプフラグを通知する。カーネルダンプフラグ通知部 4 2 1 - m は、カーネルのメモリダンプを実行する必要がある場合にカーネルダンプフラグをハイパーバイザ 3 5 1 に通知する。例えば、カーネルダンプフラグ通知部 4 2 1 - m は、カーネルのメモリダンプを採取しない場合はカーネルダンプフラグの値を“ 0 : カーネルのメモリダンプを採取しない”、ダンプ採取用ドメインでカーネルのメモリダンプを採取する場合にカーネルダンプフラグの値を“ 1 : ダンプ採取用ドメインで採取”、メモリDynamic Reconfiguration機能を用いてカーネルのメモリダンプを採取する場合にカーネルダンプフラグの値を“ 2 : メモリDynamic Reconfiguration機能を用いて採取”とする。

【 0 0 8 3 】

（第 1 の実施の形態）

第 1 の実施の形態では、制御ドメインを用いてハイパーバイザのメモリダンプを採取する。

【 0 0 8 4 】

図 7 A、7 B は、第 1 の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【 0 0 8 5 】

初期状態において、ドメイン 2 0 1 - 1 ~ 2 0 1 - 3 および OS 4 0 1 - 1 ~ 4 0 1 - 3 は、起動され運用状態となっており、ドメイン 2 0 1 - 4 および OS 4 0 1 - 4 は起動されていないものとする。

【 0 0 8 6 】

ステップS 5 0 1において、ハイパーバイザ3 5 1は、致命的なエラーを検出する。

ステップS 5 0 2において、ドメイン緊急停止指示部3 5 2は、運用状態の論理ドメイン、すなわち制御ドメイン2 0 1 - 1およびドメイン2 0 1 - 2、2 0 1 - 3に緊急停止を指示する。

【0 0 8 7】

ステップS 5 0 3において、OS4 0 1 - i ( i = 1 ~ 3 ) は、緊急停止指示を受信し、OS4 0 1 - i を緊急停止させる。

【0 0 8 8】

ステップS 5 0 4において、HVダンプ対象領域通知処理部3 5 4は、HVダンプ対象領域情報/HVダンプフラグ格納領域3 5 6からHVダンプ対象領域情報を読み出し、ファームウェア3 1 1に通知する。HVダンプ対象領域情報は、ハイパーバイザ3 5 1が使用しているメモリ領域(ダンプ対象領域)を示す情報であり、メモリ領域の開始アドレス(PA Base)およびサイズの情報を含む。HVダンプ対象領域情報は、図8に示すような形式であり、ブロックの番号、ブロックの物理メモリの開始アドレス(PA Base)、およびブロックのサイズが対応付けられている。また、HV再起動処理部3 5 7は、ハイパーバイザ3 5 1を停止する(HVアボート)。

【0 0 8 9】

ステップS 5 0 6において、ダンプ対象領域情報/HVダンプフラグ格納処理部3 1 2は、HVダンプ対象領域情報を受信する。

【0 0 9 0】

ステップS 5 0 7において、ダンプ対象領域情報/HVダンプフラグ格納処理部3 1 2は、受信したHVダンプ対象領域情報をダンプ対象領域情報として、ダンプ対象領域情報/HVダンプフラグ格納領域3 1 3に格納する。また、HVダンプフラグ設定部3 1 4は、HVダンプフラグをTUREに設定し、ダンプ対象領域情報/HVダンプフラグ格納領域3 1 3に格納する。

【0 0 9 1】

ステップS 5 0 8において、ファームウェア3 1 1は、メモリの内容を保持したまま、物理パーティションの再起動処理を開始する。

【0 0 9 2】

ステップS 5 0 9において、メモリ初期化処理部3 1 5は、メモリの初期化処理を開始する。まず、例えば、メモリの先頭のアドレスを初期化処理対象の領域として設定する。

【0 0 9 3】

ステップS 5 1 0において、メモリ初期化処理部3 1 5は、ダンプ対象領域情報を参照し、初期化処理対象の領域がダンプ対象領域情報で指定される領域、すなわちダンプ対象領域であるか否か判定する。初期化処理対象の領域がダンプ対象領域である場合、初期化処理対象の領域の内容を保持したまま、制御はステップS 5 1 2に進み、ダンプ対象領域でない場合、制御はステップS 5 1 1に進む。

【0 0 9 4】

ステップS 5 1 1において、メモリ初期化処理部3 1 5は、初期化処理対象の領域を初期化する。

【0 0 9 5】

ステップS 5 1 2において、メモリ初期化処理部3 1 5は、ダンプ対象領域以外のすべての領域に対する初期化処理を行ったか判定する。ダンプ対象領域以外のすべての領域に対する初期化処理を行った場合、制御はステップS 5 1 3に進み、ダンプ対象領域以外のすべての領域に対する初期化処理を行っていない場合、未処理の領域(例えば、ダンプ対象領域であるかチェック済みの領域の次のアドレス)を初期化処理対象の領域とし、制御はステップS 5 1 0に戻る。

【0 0 9 6】

ステップS 5 1 3において、HV使用領域変更部3 1 6は、ハイパーバイザ3 5 1が使用する領域をダンプ対象領域情報で示される領域以外の領域に変更する。なお、初期化処理

10

20

30

40

50

対象の領域として、少なくともハイパーバイザ 3 5 1 が使用する変更後の領域を初期化対象としてもよい。

【 0 0 9 7 】

ステップ S 5 1 4 において、HV再起動命令部 3 1 7 は、ハイパーバイザ 3 5 1 に再起動を指示する。ダンプ対象領域情報/HVダンプフラグ通知部 3 1 8 は、ダンプ対象領域情報/HVダンプフラグ格納領域 3 1 3 からダンプ対象領域情報およびHVダンプフラグを読み出し、ハイパーバイザ 3 5 1 に通知する。

【 0 0 9 8 】

ステップ S 5 1 5 において、HVダンプ対象領域情報/HVダンプフラグ格納処理部 3 5 5 は、ダンプ対象領域情報およびHVダンプフラグを受信し、HVダンプ対象領域情報/HVダンプフラグ格納領域 3 5 6 に格納する。尚、HVダンプ対象領域情報/HVダンプフラグ格納処理部 3 5 5 は、受信したダンプ対象領域情報をHVダンプ対象領域情報として格納する。

10

【 0 0 9 9 】

ステップ S 5 1 6 において、HV再起動処理部 3 5 7 は、ハイパーバイザ 3 5 1 を再起動する。ただし、HVダンプ対象領域情報で指定されるメモリ領域は使用しない。

【 0 1 0 0 】

ステップ S 5 1 7 において、OS再起動命令部 3 5 8 は、OS 4 0 1 - 1 ~ 4 0 1 - 3 に再起動を指示する。

【 0 1 0 1 】

ステップ S 5 1 8 において、OS再起動処理部 4 0 9 - 2、4 0 9 - 3 は、それぞれOS 4 0 1 - 2、4 0 1 - 3 を再起動する。

20

【 0 1 0 2 】

ステップ S 5 1 9 において、OS 4 0 1 - 2、4 0 1 - 3 は、業務を再開する。

ステップ S 5 2 0 において、OS 4 0 1 - 2、4 0 1 - 3 は、通常の運用状態となる。

【 0 1 0 3 】

ステップ S 5 2 1 において、OS再起動処理部 4 0 9 - 1 は、OS 4 0 1 - 1 を再起動する。

【 0 1 0 4 】

ステップ S 5 2 2 において、OS 4 0 1 - 1 は、業務を再開する。

ステップ S 5 2 3 において、HVメモリダンプ判断部 4 0 8 - 1 は、ハイパーバイザ 3 5 1 にHVダンプフラグの送信を要求する。

30

【 0 1 0 5 】

ステップ S 5 2 4 において、HVメモリダンプフラグ読出・送信部 3 5 9 は、要求を受信すると、HVダンプ対象領域情報/HVダンプフラグ格納領域 3 5 6 からHVダンプフラグを読み出し、OS 4 0 1 - 1 に送信する。

【 0 1 0 6 】

ステップ S 5 2 5 において、HVメモリダンプ判断部 4 0 8 - 1 は、HVダンプフラグを受信し、HVダンプフラグがTRUEであるか否か判定する。HVダンプフラグがTRUEの場合、制御はステップ S 5 2 7 に進み、FALSEの場合、制御はステップ S 5 3 1 に進む。

【 0 1 0 7 】

40

ステップ S 5 2 6 において、HVダンプ対象領域読出処理部の呼び出し部 4 1 0 - 1 は、HVダンプ対象領域読出処理部 3 6 0 を呼び出す。

【 0 1 0 8 】

ステップ S 5 2 7 において、HVダンプ対象領域読出処理部 3 6 0 は、HVダンプ対象領域情報で示されるメモリ領域の内容を読み出し、制御ドメインに送信する。

【 0 1 0 9 】

ステップ S 5 2 8 において、HVダンプ採取処理部 4 1 2 - 1 は、HVダンプ対象領域読出処理部 3 6 0 からHVダンプ対象領域読出処理部 3 6 0 が読み出したメモリ内容を受信し、受信したメモリ内容をファイルに書き出してダンプファイルを生成する。以下、ステップ S 5 2 9、S 5 3 0 とステップ S 5 3 1 の処理が並列に実行される。

50

## 【 0 1 1 0 】

ステップ S 5 2 9 において、メモリ開放処理部 3 6 2 は、HVダンプ対象領域情報で指定されるメモリ領域を開放する。また、HVダンプフラグリセット処理部 3 6 3 は、HVダンプフラグをリセット、すなわちFALSEに設定する。HVダンプフラグ通知部 3 6 4 は、ファームウェア 3 1 1 にHVダンプフラグを通知する。

## 【 0 1 1 1 】

ステップ S 5 3 0 において、メモリ開放処理部 3 2 0 は、ダンプ対象領域情報をクリアする。また、HVダンプフラグリセット処理部 3 2 1 は、HVダンプフラグをリセット、すなわちFALSEに設定する。

## 【 0 1 1 2 】

ステップ S 5 3 1 において、OS 4 0 1 - 1 は、通常の運用状態となる。

第 1 の実施の形態に係るメモリダンプ生成処理によれば、エラーを検出してハイパーバイザおよびオペレーティングシステムを再起動する場合、メモリダンプのサイズが大きい場合でも別のメモリ等にコピーを行っていないので、速やかにハイパーバイザおよびオペレーティングシステムを再起動できる。これにより、業務停止時間を短縮することができる。

## 【 0 1 1 3 】

ここで、第 1 の実施の形態に係るメモリダンプ生成処理の変形例について説明する。

変形例では、稼動中のハイパーバイザのメモリダンプの採取（ハイパーバイザのライブダンプと呼ぶ）が行われる。

## 【 0 1 1 4 】

図 7 C は、第 1 の実施の形態に係るメモリダンプ生成処理の変形例のフローチャートである。

## 【 0 1 1 5 】

変形例のフローチャートは、図 7 A、7 B の第 1 の実施の形態に係るメモリダンプ生成処理のフローチャートにステップ S 5 3 2、S 5 3 3 が追加され、ステップ S 5 2 5 において NO と判定された場合に、制御がステップ S 5 3 2 に進むものである。

## 【 0 1 1 6 】

図 7 C では、図 7 A、7 B に対する変更箇所について記載し、その他の部分については同様であるため記載は省略されている。

## 【 0 1 1 7 】

変形例において、例えば、HVダンプフラグのデータ構造を 0 : 採取せず、1 : 異常時の HVダンプ、2 : HVライブダンプのように変更することができる。HVメモリダンプ判断部 4 0 8 - 1 は、HVダンプフラグが 1 の場合、HVダンプフラグが TRUE と判定し、HVダンプフラグが 0 または 2 の場合、HVダンプフラグが FALSE と判定する。また、HVメモリダンプ判断部 4 0 8 - 1 は、HVダンプフラグが 2 の場合、HVダンプライブフラグが TRUE と判定する。

## 【 0 1 1 8 】

ステップ S 5 3 2 において、HVメモリダンプ判断部 4 0 8 - 1 は、HVライブダンプフラグが TRUE であるか否か判定する。HVダンプフラグが TRUE の場合（すなわち、HVダンプフラグが 2 の場合）、制御はステップ S 5 3 3 に進み、FALSE の場合、制御はステップ S 5 3 1 に進む。

## 【 0 1 1 9 】

ステップ S 5 3 3 において、HVライブダンプ処理が行われる。詳細には、HVダンプ対象領域読出処理部の呼び出し部 4 1 0 - 1 は、HVダンプ対象領域読出処理部 3 6 0 を呼び出す。HVダンプ対象領域読出処理部 3 6 0 は、稼動中のハイパーバイザ 3 5 1 が使用しているメモリ領域の内容を読み出し、制御ドメインに送信する。HVダンプ採取処理部 4 1 2 - 1 は、HVダンプ対象領域読出処理部 3 6 0 が読み出したメモリ内容を受信し、受信したメモリ内容をファイルに書き出してハイパーバイザのダンプファイルを生成する。

## 【 0 1 2 0 】

上記のように、稼動中のハイパーバイザのメモリダンプの採取では、ハイパーバイザを

10

20

30

40

50

停止・再起動しないまま、ハイパーバイザが使用するメモリ領域のデータを読み出して、該データをハイパーバイザのダンプファイルとしてファイルに書き出している。

【 0 1 2 1 】

( 第 2 の実施の形態 )

第 2 の実施の形態では、ハイパーバイザのメモリダンプに加えて、OSのカーネルのメモリダンプを行う。

【 0 1 2 2 】

図 9 A、9 B、9 C は、第 2 の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【 0 1 2 3 】

初期状態において、ドメイン 2 0 1 - 1 ~ 2 0 1 - 3 および OS 4 0 1 - 1 ~ 4 0 1 - 3 は、起動され運用状態となっており、ドメイン 2 0 1 - 4 および OS 4 0 1 - 4 は起動されていないものとする。

【 0 1 2 4 】

ステップ S 6 0 1 において、ハイパーバイザ 3 5 1 に致命的なエラーが発生する。

ステップ S 6 0 2 において、ハイパーバイザ 3 5 1 は、致命的なエラーを検出する。

【 0 1 2 5 】

ステップ S 6 0 3 において、割り込み処理部 3 7 0 は、運用状態の OS、すなわち OS 4 0 1 - i ( i = 1 ~ 3 ) に割り込み処理を通知し、OSパニック指示部 3 5 3 は、OS 4 0 1 - i にパニックを指示する。

【 0 1 2 6 】

ステップ S 6 0 4 において、パニック処理部 4 1 4 - i は、パニック指示を受信し、OS 4 0 1 - i をパニックさせる。

【 0 1 2 7 】

ステップ S 6 0 5 において、カーネルダンプ対象領域通知処理部 4 1 5 - i は、ハイパーバイザ 3 5 1 にカーネルダンプ対象領域情報を通知する。カーネルダンプ対象領域情報は、OS 4 0 1 - i のカーネルが使用しているメモリ領域 ( ダンプ対象領域 ) を示す情報であり、メモリ領域の開始アドレス ( RA Base ) およびサイズの情報を含む。カーネルダンプ対象領域情報は、図 1 0 に示すような形式であり、ブロックの番号、ブロックのメモリの開始アドレス ( RA Base )、およびブロックのサイズが対応付けられている。

【 0 1 2 8 】

尚、ステップ S 6 0 4 および S 6 0 5 は、パニック指示を受信した論理ドメインごとにそれぞれ実行される。

【 0 1 2 9 】

ステップ S 6 0 6 において、PA-RAマッピング処理部 3 6 8 は、通知された開始アドレス ( RA Base ) を RA Base から PA Base の開始アドレス ( PA Base ) に変換する RA-PA 変換を行う。

【 0 1 3 0 】

ステップ S 6 0 7 において、HVダンプ対象領域通知処理部 3 5 4 は、ハイパーバイザ 3 5 1 が使用しているメモリ領域を示す HVダンプ対象領域情報をファームウェア 3 1 1 に通知する。さらに、HVダンプ対象領域通知処理部 3 5 4 は、OS 4 0 1 - i から受信したカーネルダンプ対象領域情報をファームウェア 3 1 1 に通知する。尚、通知されるカーネルダンプ対象領域情報は、RA Base から PA Base に変換された開始アドレス ( PA Base ) およびサイズを含む。実施の形態では、停止した論理ドメインに対応する 3 個のカーネルダンプ対象領域情報が通知される。

【 0 1 3 1 】

ステップ S 6 0 8 において、ダンプ対象領域情報 / HVダンプフラグ格納処理部 3 1 2 は、受信した HVダンプ対象領域情報および受信したカーネルダンプ対象領域情報をダンプ対象領域情報として、ダンプ対象領域情報 / HVダンプフラグ格納領域 3 1 3 に格納する。また、HVダンプフラグ設定部 3 1 4 は、HVダンプフラグを TURE に設定し、ダンプ対象領域情

10

20

30

40

50

報/HVダンプフラグ格納領域 3 1 3 に格納する。

【 0 1 3 2 】

ステップ S 6 0 9 において、HV再起動処理部 3 5 7 は、ハイパーバイザ 3 5 1 を停止する (HVアボート)。

【 0 1 3 3 】

ステップ S 6 1 0 において、メモリ初期化処理部 3 1 5 は、ダンプ対象領域情報で示される領域以外のメモリ領域を初期化する。すなわち、メモリ初期化処理部 3 1 5 は、ハイパーバイザ 3 5 1 が使用していた領域とパニック時に OS 4 0 1 - i のカーネルが使用していた領域以外のメモリ領域を初期化する。

【 0 1 3 4 】

ステップ S 6 1 1 において、HV使用領域変更部 3 1 6 は、HV使用領域変更部 3 1 6 は、ハイパーバイザ 3 5 1 が使用する領域をダンプ対象領域情報で示される領域以外の領域に変更する。HV再起動司令部 3 1 7 は、ハイパーバイザ 3 5 1 に再起動を指示する。ダンプ対象領域情報/HVダンプフラグ通知部 3 1 8 は、ダンプ対象領域情報/HVダンプフラグ格納領域 3 1 3 からダンプ対象領域情報およびHVダンプフラグを読み出し、ハイパーバイザ 3 5 1 に通知する。ダンプ対象領域情報には、HVダンプ対象領域情報およびカーネルダンプ対象領域情報が含まれている。HVダンプ対象領域情報/HVダンプフラグ格納処理部 3 5 5 は、ダンプ対象領域情報の内のHVダンプ対象領域情報およびHVダンプフラグを受信し、HVダンプ対象領域情報/HVダンプフラグ格納領域 3 5 6 に格納する。カーネルダンプ対象領域情報/カーネルダンプフラグ格納処理部 3 6 6 は、ダンプ対象領域情報の内のカーネルダンプ対象領域情報を受信し、カーネルダンプ対象領域情報/カーネルダンプフラグ格納領域 3 6 7 に格納する。

【 0 1 3 5 】

ステップ S 6 1 2 において、HV再起動処理部 3 5 7 は、ハイパーバイザ 3 5 1 を起動する。

【 0 1 3 6 】

ステップ S 6 1 3 において、メモリ初期化処理部 3 7 2 は、カーネルダンプ対象領域情報で示される領域以外のメモリ領域を初期化する。

【 0 1 3 7 】

ステップ S 6 1 4 において、PA-RAマッピング処理部 3 6 8、OS再起動司令部 3 5 8、およびダンプ専用ドメイン起動処理部 3 6 5 は、カーネルダンプフラグの値をチェックする。以下、カーネルダンプフラグの値に応じた処理が実行される。例えばPA-RAマッピング処理部 3 6 8 は、カーネルダンプフラグが “ 1 : ダンプ採取用ドメインで採取 ” の場合、パニック発生時に OS 4 0 1 - 1 ~ 4 0 1 - 3 のカーネルが使用していたメモリのPAをダンプ採取用ドメイン 2 0 4 - 4 のRAに割り当てる。

【 0 1 3 8 】

以下、ステップ S 6 2 1、ステップ S 6 2 2 ~ S 6 2 6、およびステップ S 6 3 2 ~ S 6 3 5 の処理が別々に並列して実行される。

【 0 1 3 9 】

ただし、カーネルダンプフラグが “ 1 : ダンプ採取用ドメインで採取 ” の場合、ステップ S 6 2 6、S 6 3 5 は実行されず、“ 2 : メモリDynamic Reconfiguration機能を用いて採取 ” の場合、ステップ S 6 2 1 は実行されない。

【 0 1 4 0 】

ここでは、ステップ S 6 2 1 は、ダンプ採取用ドメイン 2 0 4 - 4 に関する処理であり、ステップ S 6 2 2 ~ S 6 2 6 は、制御ドメイン 2 0 4 - 1 に関する処理であり、ステップ S 6 3 2 ~ S 6 3 5 は、論理ドメイン 2 0 4 - 2、2 0 4 - 3 に関する処理である。

【 0 1 4 1 】

ステップ S 6 2 1 において、ダンプ採取用ドメインによるカーネルのメモリダンプ生成処理が行われる。ダンプ採取用ドメインによるカーネルのメモリダンプ生成処理の詳細については後述する。

10

20

30

40

50

## 【 0 1 4 2 】

ステップ S 6 2 2 において、PA-RAマッピング処理部 3 6 8 は、ドメイン 2 0 1 - 1 の物理アドレス (PA) とリアルアドレス (RA) 間のマッピングを以下の1)、2)のように変更する。それにより、OS 4 0 1 - 1 を再起動してもパニック時のカーネルおよびパニック時のハイパーバイザ 3 5 1 が使用していたメモリ領域のデータは上書きされなくなる。

- 1) パニック発生時にカーネルおよびハイパーバイザが使用していたメモリの物理アドレスは、再起動するドメインのリアルアドレスに割り当てないようにする。かつ、
- 2) 再起動前後で、該当ドメインが使用できるメモリサイズがなるべく変化しないようにする。

## 【 0 1 4 3 】

ただし、再起動するドメインに割り当て可能な物理メモリが所定値より不足する場合は、1)を優先する。

## 【 0 1 4 4 】

尚、パニック発生時にどの領域をカーネルおよびハイパーバイザ 3 5 1 が利用していたかは、HVダンプ対象領域情報およびカーネルダンプ対象領域情報を参照することにより判断される。

## 【 0 1 4 5 】

ステップ S 6 2 3 において、OS再起動命令部 3 5 8 は、OS 4 0 1 - 1 に再起動を指示する。また、OS再起動命令部 3 5 8 は、カーネルダンプフラグが “ 2 : メモリDynamic Reconfiguration機能を用いて採取 ” の場合、メモリDR機能を用いたカーネルのメモリダンプ生成処理を行う旨を再起動指示に含める。指示を受信したOS起動処理部 4 0 9 - 1 は、OS 4 0 1 - 1 を起動する。

## 【 0 1 4 6 】

ステップ S 6 2 4 において、OS 4 0 1 - 1 は、業務を再開する。

ステップ S 6 2 5 において、メモリDynamic Reconfiguration (DR) 機能を用いたカーネルのメモリダンプ生成処理が行われる。メモリDR機能を用いたカーネルのメモリダンプ生成処理の詳細については後述する。ステップ S 6 2 6 において、ハイパーバイザのメモリダンプ生成処理が行われる。ステップ S 6 2 6 は、図 7 B のステップ S 5 2 3 ~ S 5 3 1 の処理と同様であるため説明は省略する。

## 【 0 1 4 7 】

ステップ S 6 3 2 において、PA-RAマッピング処理部 3 6 8 は、ドメイン 2 0 1 - 2 , 2 0 1 - 3 の物理アドレス (PA) とリアルアドレス (RA) 間のマッピングを以下の1)、2)のように変更する。それにより、OS 4 0 1 - 1 を再起動してもパニック時のカーネルおよびパニック時のハイパーバイザ 3 5 1 が使用していたメモリ領域のデータは上書きされなくなる。

- 1) パニック発生時にカーネルおよびハイパーバイザが使用していたメモリの物理アドレスは、再起動するドメインのリアルアドレスに割り当てないようにする。かつ、
- 2) 再起動前後で、該当ドメインが使用できるメモリサイズがなるべく変化しないようにする。

## 【 0 1 4 8 】

ただし、再起動するドメインに割り当て可能な物理メモリが所定値より不足する場合は、1)を優先する。

## 【 0 1 4 9 】

尚、パニック発生時にどの領域をカーネルおよびハイパーバイザ 3 5 1 が利用していたかは、HVダンプ対象領域情報およびカーネルダンプ対象領域情報を参照することにより判断される。

## 【 0 1 5 0 】

ステップ S 6 3 3 において、OS再起動命令部 3 5 8 は、OS 4 0 1 - 2 、 4 0 1 - 3 に再起動を指示する。また、OS再起動命令部 3 5 8 は、カーネルダンプフラグが “ 2 : メモリDynamic Reconfiguration機能を用いて採取 ” の場合、メモリDR機能を用いたカーネルの

10

20

30

40

50

メモリダンプ生成処理を行う旨を再起動指示に含める。指示を受信したOS起動処理部 4 0 9 - 2、4 0 9 - 3 は、OS 4 0 1 - 2、4 0 1 - 3 をそれぞれ起動する。

【0151】

ステップ S 6 3 4 において、OS 4 0 1 - 2、4 0 1 - 3 は、それぞれ業務を再開する。

ステップ S 6 3 5 において、メモリDR機能を用いたカーネルのメモリダンプ生成処理が行われる。

【0152】

以下、カーネルのメモリダンプ生成処理の詳細について説明する。

カーネルのメモリダンプ生成処理は、(1) ダンプ採取用ドメインによるメモリダンプを採取する方法(ステップ S 6 2 1)、または(2) メモリDynamic Reconfiguration機能を用いてメモリダンプを採取する方法(ステップ S 6 2 6、S 6 3 5)のいずれかが用いられる。

10

【0153】

(1) ダンプ採取用ドメインでメモリダンプを採取する方法

ダンプ採取用ドメイン 2 0 1 - 4 は、複数のドメイン 2 0 1 が存在するシステムでも、それぞれの論理ドメイン毎に用意する必要はなく、システムで1つあれば良い。ダンプ採取用ドメイン 2 0 1 - 4 が1つの場合、複数の論理ドメイン 2 0 1 で同時にパニックが発生した場合は1ドメインずつメモリダンプを採取することになるが、ダンプ採取が完了しているかどうかにかかわらず、速やかに業務が再開できるため、業務への影響はない。

【0154】

20

ダンプ採取用ドメイン 2 0 1 - 4 では、パニックが発生した論理ドメインの業務を引き継ぐ必要はないため、メモリダンプを採取するために必要となる下記のハードウェア資源があれば良い。

- ・パニックが発生した論理ドメインのOSのカーネルがパニック時に使用していた物理メモリ領域
- ・1個以上のCPU
- ・ダンプファイルを格納するディスクとディスクを使用するために必要なI/O資源

【0155】

図 1 1 は、ダンプ採取用ドメインによるカーネルのメモリダンプ生成処理のフローチャートである。

30

【0156】

図 1 1 は、図 9 B のステップ S 6 2 1 に対応する。

ここでは、OS 4 0 1 - i のカーネルのメモリダンプ生成処理について説明する。

【0157】

ステップ S 6 5 1 において、ダンプ専用ドメイン起動処理部 3 6 5 は、ダンプ採取用ドメイン 2 0 1 - 4 をファームウェアモードで起動する。ファームウェアモードとは、OSを起動しないモード、すなわちOSを起動する前に停止するモードである。OSを起動しないことにより、ダンプ対象領域が書き換えられてしまうことを防ぐ。

【0158】

ステップ S 6 5 2 において、カーネルダンプ対象メモリ読出処理部 4 1 1 - 4 は、パニック発生時にオペレーティングシステム 4 0 1 - i のカーネルが使用していたメモリ領域(カーネルダンプ対象領域)を読み出す。尚、カーネルダンプ対象領域の情報(開始アドレス(RA Base)やサイズ等)は、ファームウェア 3 1 1 またはハイパーバイザ 3 5 1 からの通知により得る。

40

【0159】

ステップ S 6 5 3 において、カーネルダンプ採取処理部 4 1 3 - 4 は、読み出したメモリ内容をファイルに書き出してダンプファイルを生成する。

【0160】

ステップ S 6 5 4 において、ダンプ専用ドメイン停止処理部 4 1 9 - 4 は、ダンプ採取ドメイン 2 0 1 - 4 を停止する。そして、ダンプ専用ドメイン停止処理部 4 1 9 - 4 は、

50

カーネルダンプ対象領域を使用可能な未使用のメモリ、すなわち空きメモリとするようにハイパーバイザ 3 5 1 のメモリ管理部 3 6 1 へ通知する。また、カーネルダンプフラグリセット処理部 4 2 0 - 4 は、ハイパーバイザ 3 5 1 にカーネルダンプフラグのリセットを指示する。リセット指示を受信したカーネルダンプフラグリセット処理部 3 7 3 は、カーネルダンプフラグをリセットする。

【 0 1 6 1 】

ステップ S 6 5 5 において、メモリ管理部 3 6 1 は、カーネルダンプ対象領域を他の論理ドメイン 2 0 1 - i から使用可能な空きメモリとする。

【 0 1 6 2 】

図 1 2 は、ダンプ採取用ドメインによるメモリダンプの採取を示す図である。

10

図 1 2 の左側は運用状態（およびパニック時）、真ん中は再起動時、右側はダンプ採取用ドメインによるメモリダンプの採取時を示す。

【 0 1 6 3 】

ここでは、論理ドメイン 2 0 1 - 1 の処理について記載している。尚、ドメイン 2 0 1 - 2、2 0 1 - 3 においても同様の処理が実行されるので、詳細は省略する。

【 0 1 6 4 】

図 1 2 の左側の運用状態において、P A のある領域が論理ドメイン 2 0 1 - 1 の R A のある領域にマッピングされている。

【 0 1 6 5 】

OS 4 0 1 - 1 のパニック時に OS 4 0 1 - 1 のカーネルが使用していた領域はカーネルダンプ対象領域となる。

20

【 0 1 6 6 】

OS 4 0 1 - 1 のパニック後、PA-RAマッピングの変更が行われ（ステップ S 6 2 2 ）、論理ドメイン 2 0 1 - 1 には、パニック時に OS 4 0 1 - 1 のカーネルが使用していた領域（カーネルダンプ対象領域）とは異なる P A の領域が割り当てられ、OS 4 0 1 - 1 は再起動する（図 1 2 の真ん中）。

【 0 1 6 7 】

図 1 2 の右側のダンプ時において、ダンプ採取専用ドメイン 2 0 1 - 4 の R A には、パニック時に OS 4 0 1 - 1 のカーネルが使用していた P A の領域（カーネルダンプ対象領域）が割り当てられる。ダンプ採取専用ドメイン 2 0 1 - 4 は、カーネルダンプ対象領域を読み出して、ダンプファイルを生成する。

30

【 0 1 6 8 】

図 1 3 は、ダンプ採取用ドメインによるメモリダンプの採取におけるPA-RAマッピング情報を示す図である。

【 0 1 6 9 】

図 1 3 の左側は運用状態（およびパニック時）、真ん中はダンプ時、右側はダンプ後を示す。

【 0 1 7 0 】

ここでは、ドメイン 2 0 1 - 1（制御ドメイン # 0）とダンプ採取専用ドメイン 2 0 1 - 4（ダンプ採取専用ドメイン # 3）のPA-RAマッピングについて記載している。

40

【 0 1 7 1 】

PA-RAマッピング情報は、ドメイン、開始アドレス（PA Base）、サイズ、および開始アドレス（RA Base）が対応付けられて記載されている。

【 0 1 7 2 】

図 1 3 の左側のパニック時において、開始アドレス（PA Base）がxxxxxx、サイズが 8 G B である領域が制御ドメイン # 0 の開始アドレス（RA Base）がaaaaaaである領域にマッピングされている（図 1 2 の左側に対応）。この領域がカーネルダンプ対象領域となる。

【 0 1 7 3 】

OS 4 0 1 - 1 のパニック後、PA-RAマッピングの変更が行われ（ステップ S 6 2 2 ）、P A-RAマッピング情報は図 1 3 の真ん中に示すようになる。

50

## 【 0 1 7 4 】

図 1 3 の真ん中のダンプ時において、開始アドレス (PA Base) がxxxxxx、サイズが 8 G B である領域がダンプ採取専用ドメイン # 3 の開始アドレス (RA Base) がaaaaaである領域にマッピングされている。すなわち、パニック時の制御ドメイン # 0 の P A の領域がダンプ採取専用ドメイン # 3 の R A にマッピングされている。また、開始アドレス (PA Base) がyyyyy、サイズが 8 G B である領域が制御ドメイン # 0 の開始アドレス (PA Base) がaaaaaである領域にマッピングされている。すなわち、新たな P A の領域が再起動後の制御ドメイン # 0 に割り当てられている (図 1 2 の右側に対応)。

## 【 0 1 7 5 】

ダンプファイルの生成後、カーネルダンプ対象領域は他のドメインからも使用可能な空きメモリとなる (ステップ S 6 5 5 )。

10

## 【 0 1 7 6 】

すなわち、図 1 3 の右側のダンプ後において、ダンプ採取専用ドメイン # 3 のマッピング情報は削除される。

## 【 0 1 7 7 】

ダンプ採取用ドメインでメモリダンプを採取する方法によれば、異常を検出したドメインではなく、別のドメインでダンプを採取するため、ダンプ採取処理中に再度異常を検出してハングアップする等の二次被害が発生する可能性が低くなる。

## 【 0 1 7 8 】

ダンプ採取用ドメインでメモリダンプを採取する方法によれば、Capacity on Demand (CoD) のような、ユーザが使用したハードウェア資源 (CPU、メモリ、ディスク等) の量や時間に応じて課金を行うシステムにおいて、ダンプ採取のために使用するハードウェア資源に対する課金を行わないようにすることが容易に実現でき、料金の適正化を図ることができる。

20

## 【 0 1 7 9 】

( 2 ) メモリ Dynamic Reconfiguration 機能を用いてメモリダンプを採取する方法

ここでは、論理ドメイン 2 0 1 - 1 の処理 (ステップ S 6 2 5 ) について説明する。尚、論理ドメイン 2 0 1 - 2、2 0 1 - 3 の処理 (ステップ S 6 3 5 ) も同様の処理が実行されるので、詳細は省略する。

## 【 0 1 8 0 】

図 1 4 は、メモリ Dynamic Reconfiguration 機能を用いたカーネルのメモリダンプ生成処理のフローチャートである。

30

## 【 0 1 8 1 】

図 1 4 は、図 9 C のステップ S 6 2 5 に対応する。

ステップ S 6 4 1 において、メモリ DR 組み込み処理部 4 1 6 - 1 は、メモリの Dynamic Reconfiguration 機能を使用して、パニック発生時に OS 4 0 1 - 1 のカーネルが使用していたメモリ領域 (カーネルダンプ対象領域) をドメイン 2 0 1 - 1 に組み込む。なお、カーネルダンプ対象領域の情報 (開始アドレス (RA Base) やサイズ等) は、ファームウェア 3 1 1 またはハイパーバイザ 3 5 1 からの通知により得る。

## 【 0 1 8 2 】

ステップ S 6 4 2 において、カーネルダンプ対象メモリ読出処理部 4 1 1 - 1 は、組み込んだメモリ領域を読み出す。

40

## 【 0 1 8 3 】

ステップ S 6 4 3 において、カーネルダンプ採取処理部 4 1 3 - 1 は、読み出したメモリ内容をファイルに書き出してダンプファイルを生成する。

## 【 0 1 8 4 】

ステップ S 6 4 4 において、メモリ DR 切り離し処理部 4 1 7 - 1 は、メモリの Dynamic Reconfiguration 機能を使用して、パニック発生時に OS 4 0 1 - 1 のカーネルが使用していたメモリ領域をドメイン 2 0 1 - 1 から切り離して、切り離した領域を空きメモリとするようにメモリ管理部 3 6 1 に通知する。また、カーネルダンプフラグリセット処理部 4

50

20 - 1は、ハイパーバイザ351にカーネルダンプフラグのリセットを指示する。リセット指示を受信したカーネルダンプフラグリセット処理部373は、カーネルダンプフラグをリセットする。

【0185】

ステップS645において、メモリ管理部361は、切り離れた領域を他のドメイン201 - 2、201 - 3からも使用可能な空きメモリとする。

【0186】

また、ステップS644およびS645の代わりに、空きメモリ追加処理部418 - 1は、パニック時にOS401 - 1のカーネルが使用していたメモリ領域(すなわち、ダンプ済み領域)を使用可能な未使用のメモリ、すなわち空きメモリとするようにメモリ管理部402 - 1へ通知し、メモリ管理部402 - 1はダンプ済み領域を空きメモリとする処理を行っても良い。

【0187】

図15は、メモリDynamic Reconfiguration機能を用いたメモリダンプの採取を示す図である。

【0188】

図15の左側は運用状態(およびパニック時)、真ん中は再起動時、右側はダンプ採取用ドメインによるメモリダンプの採取時を示す。

【0189】

ここでは、ドメイン201 - 1の処理について記載している。尚、ドメイン201 - 2、201 - 3においても同様の処理が実行されるので、詳細は省略する。

【0190】

図15の左側の運用状態において、PAのある領域がドメイン201 - 1のRAのある領域にマッピングされている。

【0191】

OS401 - 1のパニック時にOS401 - 1のカーネルが使用していた領域はカーネルダンプ対象領域となる。

【0192】

OS401 - 1のパニック後、PA-RAマッピングの変更が行われ(ステップS622)、ドメイン201 - 1のRAには、パニック時にOS401 - 1のカーネルが使用していた領域(カーネルダンプ対象領域)とは異なるPAの領域が割り当てられ、OS401 - 1は再起動する(図15の真ん中)。

【0193】

図15の右側の再起動後のダンプ時において、ドメイン201 - 1のRAには、パニック時にOS401 - 1のカーネルが使用していた領域(カーネルダンプ対象領域)が組み込まれる。ドメイン201 - 1は、カーネルダンプ対象領域を読み出して、ダンプファイルを生成する。

【0194】

図16は、メモリDynamic Reconfiguration機能を用いたメモリダンプの採取におけるPA-RAマッピング情報を示す図である。

【0195】

図16の左側は運用状態(およびパニック時)、真ん中はダンプ時、右側はダンプ後を示す。

【0196】

ここでは、ドメイン201 - 1(制御ドメイン#0)のPA-RAマッピングについて記載している。

【0197】

PA-RAマッピング情報は、ドメイン、開始アドレス(PA Base)、サイズ、および開始アドレス(RA Base)が対応付けられて記載されている。

【0198】

10

20

30

40

50

図 1 6 の左側のパニック時において、開始アドレス (PA Base) がxxxxxx、サイズが 8 G B である領域が制御ドメイン # 0 の開始アドレス (RA Base) がaaaaaである領域にマッピングされている (図 1 5 の左側に対応)。この領域がカーネルダンプ対象領域となる。

【 0 1 9 9 】

OS 4 0 1 - 1 のパニック後、PA-RAマッピングの変更が行われ、さらにカーネルダンプ対象領域が制御ドメイン # 0 に組み込まれ、PA-RAマッピング情報は図 1 6 の真ん中に示すようになる。

【 0 2 0 0 】

図 1 6 の真ん中のダンプ時において、開始アドレス (PA Base) がyyyyyy、サイズが 8 G B である領域が制御ドメイン # 0 の R A の開始アドレス (RA Base) がaaaaaである領域にマッピングされている。さらに、開始アドレス (PA Base) がxxxxxx、サイズが 8 G B である領域が制御ドメイン # 0 の開始アドレス (RA Base) がbbbbbbである領域にマッピングされている。

10

【 0 2 0 1 】

すなわち、新たな P A の領域が再起動後の制御ドメイン # 0 に割り当てられ、さらに制御ドメイン # 0 の再起動後に、カーネルダンプ対象領域が制御ドメイン # 0 に組み込まれる (図 1 5 の右側に対応)。

【 0 2 0 2 】

ダンプファイルの生成後、カーネルダンプ対象領域は他のドメインからも使用可能な空きメモリとなる (ステップ S 6 4 5 )。

20

【 0 2 0 3 】

すなわち、図 1 6 の右側のダンプ後において、カーネルダンプ対象領域のマッピング情報は削除される。

【 0 2 0 4 】

メモリDynamic Reconfiguration機能を用いてメモリダンプを採取する方法によれば、異常を検出したオペレーティングシステムではなく、再起動後の新しいオペレーティングシステムがダンプを採取するため、ダンプ採取処理中に再度異常を検出してハングアップする等の二次被害が発生する可能性が低くなる。

【 0 2 0 5 】

第 2 の実施の形態に係るメモリダンプ生成処理によれば、エラーを検出してハイパーバイザおよびオペレーティングシステムを再起動する場合、メモリダンプのサイズが大きい場合でも別のメモリ等にコピーを行っていないので、速やかにハイパーバイザおよびオペレーティングシステムを再起動できる。これにより、業務停止時間を短縮することができる。

30

【 0 2 0 6 】

第 2 の実施の形態に係るメモリダンプ生成処理によれば、ハイパーバイザおよびカーネルのメモリダンプを採取することで、ハイパーバイザおよびドメインの両方に起因したエラーであっても、効果的にエラーの解析を行うことができる。

【 0 2 0 7 】

( 第 3 の実施の形態 )

40

第 3 の実施の形態では、OSでエラーが検出され、カーネルのメモリダンプが行われる。

【 0 2 0 8 】

ここでは、OS 4 0 1 - 1 のカーネルのメモリダンプを生成する場合について説明する。

図 1 7 は、第 3 の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【 0 2 0 9 】

まず、メモリ管理部 4 0 2 - 1 は、OS 4 0 1 - 1 の起動時に、メモリ 2 0 3 - 1 の一番小さい(または一番大きい)リアルアドレス(RA)からカーネルが使用するメモリを割り当てる。このように、なるべくカーネルが使用するメモリ領域(ダンプ対象領域)のサイズが小さくなるようにする。また、マッピング情報抽出・格納処理部 4 0 6 - 1 は、カーネルが使用しているメモリのダンプを採取/解析するために必要となる情報(例えば、カーネル

50

のテキスト域、データ域、ヒープ域、スタック域など、各セグメントのマッピング情報(論理アドレス、物理アドレス、サイズ等)、アドレス変換テーブル、ページテーブル、各種制御テーブルのマッピング情報)を、マッピング情報格納領域407-1に書き込む。また、ドメイン201-1~201-3およびOS401-1~401-3は、起動され運用状態となっており、ドメイン201-4およびOS401-4は起動されていないものとする。

【0210】

ステップS701において、OS401-1に致命的なエラーが発生する。

ステップS702において、OS401-1は、致命的なエラーを検出する。

【0211】

ステップS703において、パニック処理部414-1は、OS401-1をパニック(緊急停止)させる。

【0212】

ステップS704において、カーネルダンプ対象領域通知処理部415-1は、緊急停止(パニック)時にOS401-1のカーネルが使用していたメモリ領域(カーネルダンプ対象領域)の情報(カーネルダンプ対象領域情報)をハイパーバイザ351に通知する。また、カーネルダンプフラグ通知部421-1は、カーネルダンプフラグをハイパーバイザ351に通知する。

【0213】

ステップS705において、カーネルダンプ対象領域情報/カーネルダンプフラグ格納処理部366は、受信したカーネルダンプ対象領域情報およびカーネルダンプフラグをカーネルダンプ対象領域情報/カーネルダンプフラグ格納領域367に格納する。

【0214】

ステップS706において、メモリ初期化部372は、カーネルダンプ対象領域情報で示される領域以外のメモリ領域を初期化する。すなわち、メモリ初期化部372は、パニック時にOS401-1のカーネルが使用していたメモリ領域の初期化処理を実施しない(すなわち、データを更新しない)ようにする。それにより、パニック時にOS401-1のカーネルが使用していたメモリ領域のデータはそのままの状態に残る。

【0215】

ステップS707において、PA-RAマッピング処理部368、OS再起動命令部358、およびダンプ専用ドメイン起動処理部365は、カーネルダンプフラグの値をチェックする。以下、カーネルダンプフラグの値に応じた処理が実行される。例えばPA-RAマッピング処理部368は、カーネルダンプフラグが“1:ダンプ採取用ドメインで採取”の場合、パニック発生時にOS401-1~401-3のカーネルが使用していたメモリのPAをダンプ採取用ドメイン204-4のRAに割り当てる。

【0216】

以下、ステップS708とステップS709~S712の処理が別々に並列して実行される。

【0217】

ただし、カーネルダンプフラグが“1:ダンプ採取用ドメインで採取”の場合はステップS712は実行されず、“2:メモリDynamic Reconfiguration機能を用いて採取”の場合はステップS708は実行されない。

【0218】

ステップS708において、ダンプ採取用ドメインによるカーネルのメモリダンプ生成処理が行われる。ステップS708は、図9BのステップS621の処理と同様であるため説明は省略する。

【0219】

ステップS709において、PA-RAマッピング処理部368は、パニックしたドメイン201-1の物理アドレス(PA)とリアルアドレス(RA)間のマッピングを以下の1)、2)のように変更する。それにより、OS401-1を再起動してもパニック時にOS401-1のカ

10

20

30

40

50

ーネルが使用していたメモリ領域のデータは上書きされなくなる。

- 1) パニック発生時にカーネルが使用していたメモリの物理アドレスは、再起動するドメインのリアルアドレスに割り当てないようにする。かつ、
- 2) 再起動前後で、該当ドメインが使用できるメモリサイズがなるべく変化しないようにする。

【0220】

ただし、再起動するドメインに割り当て可能な物理メモリが所定値より不足する場合は、1)を優先する。

【0221】

ステップS710において、OS再起動命令部358は、ドメイン201-1にOS401-1の再起動を指示する。また、OS再起動命令部358は、カーネルダンプフラグが“2:メモリDynamic Reconfiguration機能を用いて採取”の場合、メモリDR機能を用いたカーネルのメモリダンプ生成処理を行う旨を再起動指示に含める。OS起動処理部409-1は、カーネルが使用していたメモリのダンプをディスク等へ書き出すことなく、OS401-1を再起動する。

10

【0222】

ステップS711において、OS401-1は、業務を再開する。

ステップS712において、カーネルのメモリダンプ生成処理が行われる。尚、ステップS712の処理は、上述のステップS625の処理と同様であるため説明は省略する。

【0223】

20

第3の実施の形態に係るメモリダンプ生成処理によれば、エラーを検出してオペレーティングシステムを緊急停止(パニック)する場合、メモリダンプのサイズが大きい場合でも別のメモリ等にコピーを行っていないので、速やかにオペレーティングシステムを再起動できる。これにより、業務停止時間を短縮することができる。

【0224】

(第4の実施の形態)

第4の実施の形態では、OSでエラーが検出され、カーネルのメモリダンプが行われ、さらに稼働中のハイパーバイザのメモリダンプの採取(ハイパーバイザのライブダンプと呼ぶ)が行われる。

【0225】

30

ここでは、OS401-1のカーネルのメモリダンプを生成する場合について説明する。

図18A、18Bは、第4の実施の形態に係るメモリダンプ生成処理のフローチャートである。

【0226】

ステップS801～ステップS811は、図17のステップS701～S711とそれぞれ同様の処理であるため、説明は省略する。

【0227】

以下、ステップS812とステップS813は並列に実行される。

ステップS812において、カーネルのメモリダンプ生成処理が行われる。尚、ステップS812の処理は、上述のステップS625の処理と同様であるため説明は省略する。

40

【0228】

ステップS813において、稼働中のハイパーバイザ351のメモリダンプ生成処理が制御ドメイン204-1で行われる。

【0229】

以下、稼働中のハイパーバイザ351のメモリダンプ生成処理の詳細について説明する。

【0230】

図19は、稼働中のハイパーバイザのメモリダンプ生成処理のフローチャートである。

図19は、図18BのステップS813に対応する。

【0231】

50

第4の実施の形態において、例えば、HVダンプフラグのデータ構造を0：採取せず、1：異常時のHVダンプ、2：HVライブダンプのように変更することができる。HVメモリダンプ判断部408-1は、HVダンプフラグが0または1の場合、HVのライブダンプを採取しないと判定し、HVダンプフラグが2の場合、HVのライブダンプを採取すると判定する。

【0232】

ステップS831において、HVメモリダンプ判断部408-1は、ハイパーバイザ351にHVダンプフラグの送信を要求する。

【0233】

ステップS832において、HVメモリダンプフラグ読出・送信部359は、要求を受信すると、HVダンプ対象領域情報/HVダンプフラグ格納領域356からHVダンプフラグを読み出し、OS401-1に送信する。

10

【0234】

ステップS833において、HVメモリダンプ判断部408-1は、受信したHVダンプフラグに基づいて、稼働中のハイパーバイザ351のライブダンプを採取するか否か判定する。稼働中のハイパーバイザ351のライブダンプを採取すると判定された場合、制御はステップS834に進み、採取しないと判定された場合の場合、処理は終了する。

【0235】

ステップS834において、HVダンプ対象領域読出処理部の呼び出し部410-1は、HVダンプ対象領域読出処理部360を呼び出す。

20

【0236】

ステップS835において、HVダンプ対象領域読出処理部360は、現在、ハイパーバイザ351が使用しているメモリ領域を読み出し、読み出したメモリ内容を制御ドメイン204-1に送信する。

【0237】

ステップS836において、HVダンプ採取処理部412-1は、メモリ内容を受信し、受信したメモリ内容をファイルに書き出してハイパーバイザのダンプファイルを生成する。

【0238】

上記のように、稼働中のハイパーバイザのメモリダンプの生成処理では、ハイパーバイザを停止・再起動しないまま、ハイパーバイザが使用するメモリ領域のデータを読み出して、該データをハイパーバイザのダンプファイルとしてファイルに書き出している。

30

【0239】

第4の実施の形態に係るメモリダンプ生成処理によれば、エラーを検出してオペレーティングシステムを再起動する場合、メモリダンプのサイズが大きい場合でも別のメモリ等にコピーを行っていないので、速やかにオペレーティングシステムを再起動できる。これにより、業務停止時間を短縮することができる。

【0240】

第4の実施の形態に係るメモリダンプ生成処理によれば、ハイパーバイザおよびカーネルのメモリダンプを採取することで、ハイパーバイザおよびドメインの両方に起因したエラーであっても、効果的にエラーの解析を行うことができる。

40

【0241】

以上、複数の実施の形態を説明してきたが、実施の形態は装置および方法に限らず、プログラムとして構成することも出来るし、該プログラムを格納したコンピュータが読み取り可能な記録媒体として構成することも出来る。記録媒体としては、例えば、フレキシブルディスク(FD)、ハードディスクドライブ、光ディスク、光磁気ディスク、CD-ROM、CD-R、DVD-ROM、DVD-RAM、磁気テープ、不揮発性のメモリーカード等が用いられる。

【0242】

例えば、実施の形態のプログラムは、該プログラムを格納した記録媒体から読み出され

50

、メモリ 1 3、2 3 や不揮発性メモリ 1 4 に格納される。CPU 1 2、2 2 は、メモリ 1 3、2 3 や不揮発性メモリ 1 4 からプログラムを読み出して実行することにより、上述した実施の形態の各種処理を実行する。

【0 2 4 3】

本発明は、以上に述べた実施の形態に限定されるものではなく、本発明の要旨を逸脱しない範囲内で種々の構成を取ることができる。例えば、論理ドメインの数は 4 つの限られるものでなく、任意の数にすることができる。

【符号の説明】

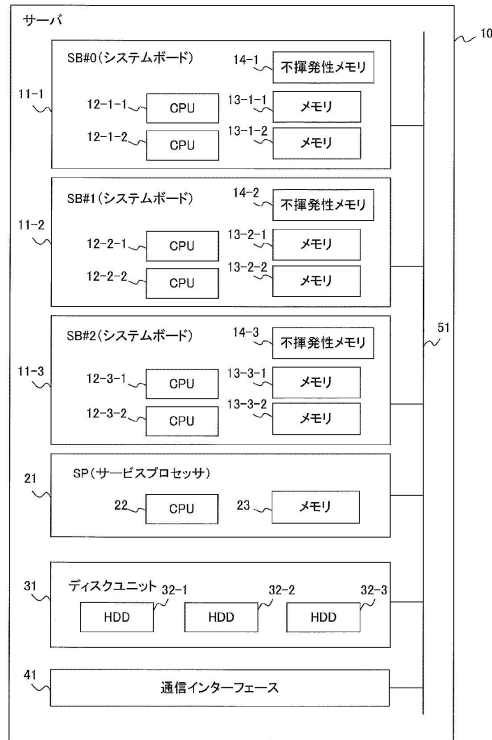
【0 2 4 4】

|       |                           |    |
|-------|---------------------------|----|
| 1 0   | サーバ                       | 10 |
| 1 1   | システムボード                   |    |
| 1 2   | CPU                       |    |
| 1 3   | メモリ                       |    |
| 1 4   | 不揮発性メモリ                   |    |
| 2 1   | サービスプロセッサ                 |    |
| 2 2   | CPU                       |    |
| 2 3   | メモリ                       |    |
| 3 1   | ディスクユニット                  |    |
| 3 2   | ハードディスクドライブ               |    |
| 4 1   | 通信インタフェース                 | 20 |
| 5 1   | バス                        |    |
| 6 1   | 物理パーティション                 |    |
| 2 0 1 | 論理ドメイン                    |    |
| 2 0 2 | CPU                       |    |
| 2 0 3 | メモリ                       |    |
| 2 0 4 | ディスク                      |    |
| 3 1 1 | ファームウェア                   |    |
| 3 1 2 | ダンプ対象領域情報/HVダンプフラグ格納処理部   |    |
| 3 1 3 | ダンプ対象領域情報/HVダンプフラグ格納領域    |    |
| 3 1 4 | HVダンプフラグ設定部               | 30 |
| 3 1 5 | メモリ初期化処理部                 |    |
| 3 1 6 | HV使用領域変更部                 |    |
| 3 1 7 | HV再起動命令部                  |    |
| 3 1 8 | ダンプ対象領域情報/HVダンプフラグ通知部     |    |
| 3 1 9 | PA-RAマッピング通知部             |    |
| 3 2 0 | メモリ開放処理部                  |    |
| 3 2 1 | HVダンプフラグリセット処理部           |    |
| 3 5 1 | ハイパーバイザ                   |    |
| 3 5 2 | ドメイン緊急停止指示部               |    |
| 3 5 3 | OSパニック指示部                 | 40 |
| 3 5 4 | HVダンプ対象領域通知処理部            |    |
| 3 5 5 | HVダンプ対象領域情報/HVダンプフラグ格納処理部 |    |
| 3 5 6 | HVダンプ対象領域情報/HVダンプフラグ格納領域  |    |
| 3 5 7 | HV再起動処理部                  |    |
| 3 5 8 | OS再起動命令部                  |    |
| 3 5 9 | HVメモリダンプ読出・送信部            |    |
| 3 6 0 | HVダンプ対象メモリ読出処理部           |    |
| 3 6 1 | メモリ管理部                    |    |
| 3 6 2 | メモリ開放処理部                  |    |
| 3 6 3 | HVダンプフラグリセット処理部           | 50 |

|       |                               |    |
|-------|-------------------------------|----|
| 3 6 4 | HVダンプフラグ通知部                   |    |
| 3 6 5 | ダンプ専用ドメイン起動処理部                |    |
| 3 6 6 | カーネルダンプ対象領域情報/カーネルダンプフラグ格納処理部 |    |
| 3 6 7 | カーネルダンプ対象領域情報/カーネルダンプフラグ格納領域  |    |
| 3 6 8 | PA-RAマッピング処理部                 |    |
| 3 6 9 | PA-RAマッピング情報格納域               |    |
| 3 7 0 | 割り込み処理部                       |    |
| 3 7 1 | メモリダンプ処理起動部                   |    |
| 3 7 2 | メモリ初期化処理部                     |    |
| 3 7 3 | カーネルダンプフラグリセット処理部             | 10 |
| 4 0 1 | オペレーティングシステム                  |    |
| 4 0 2 | メモリ管理部                        |    |
| 4 0 3 | ファイル管理部                       |    |
| 4 0 4 | プロセス管理部                       |    |
| 4 0 5 | 割り込み処理部                       |    |
| 4 0 6 | マッピング情報抽出・格納処理部               |    |
| 4 0 7 | マッピング情報格納領域                   |    |
| 4 0 8 | HVメモリダンプ判断部                   |    |
| 4 0 9 | OS起動処理部                       |    |
| 4 1 0 | HVダンプ対象領域読出処理部の呼び出し部          | 20 |
| 4 1 1 | カーネルダンプ対象メモリ読出処理部             |    |
| 4 1 2 | HVダンプ採取処理部                    |    |
| 4 1 3 | カーネルダンプ採取処理部                  |    |
| 4 1 4 | パニック処理部                       |    |
| 4 1 5 | カーネルダンプ対象領域通知処理部              |    |
| 4 1 6 | メモリDR組み込み処理部                  |    |
| 4 1 7 | メモリDR切り離し処理部                  |    |
| 4 1 8 | 空きメモリ追加処理部                    |    |
| 4 1 9 | ダンプ専用ドメイン停止処理部                |    |
| 4 2 0 | カーネルダンプフラグリセット処理部             | 30 |
| 4 2 1 | カーネルダンプフラグ通知部                 |    |

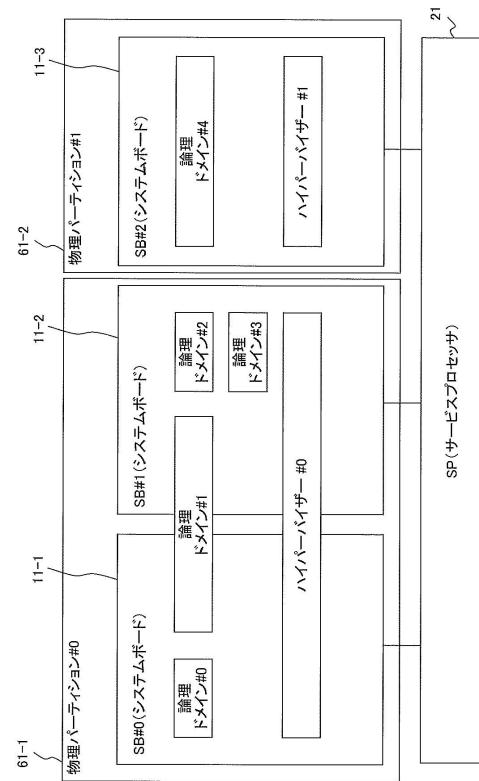
【図 1】

実施の形態に係るサーバのハードウェア構成図



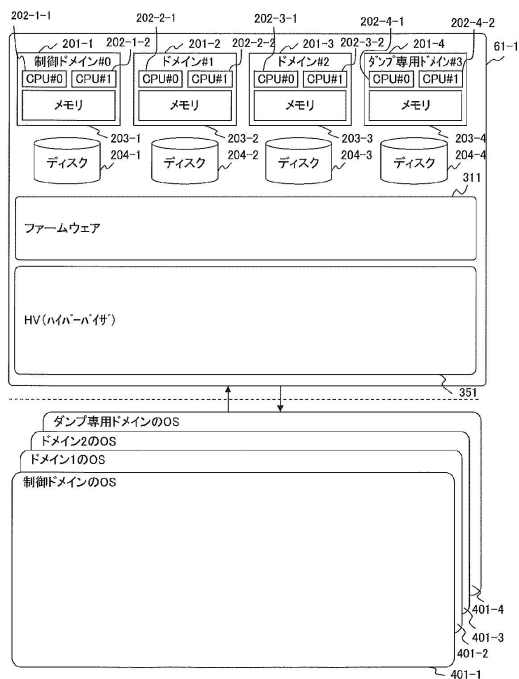
【図 2】

実施の形態に係るサーバと機能との対応関係を示す図



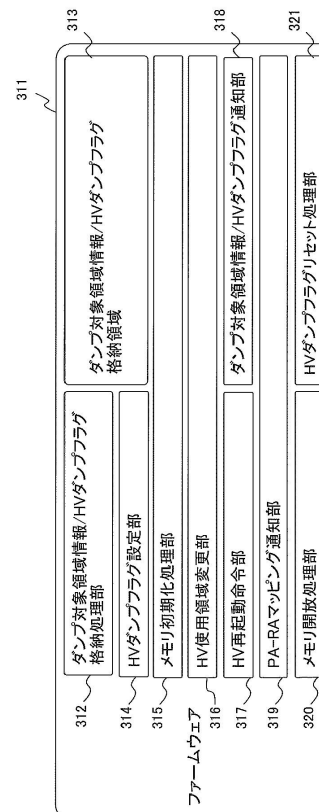
【図 3】

実施の形態に係る物理パーティションの機能ブロック図

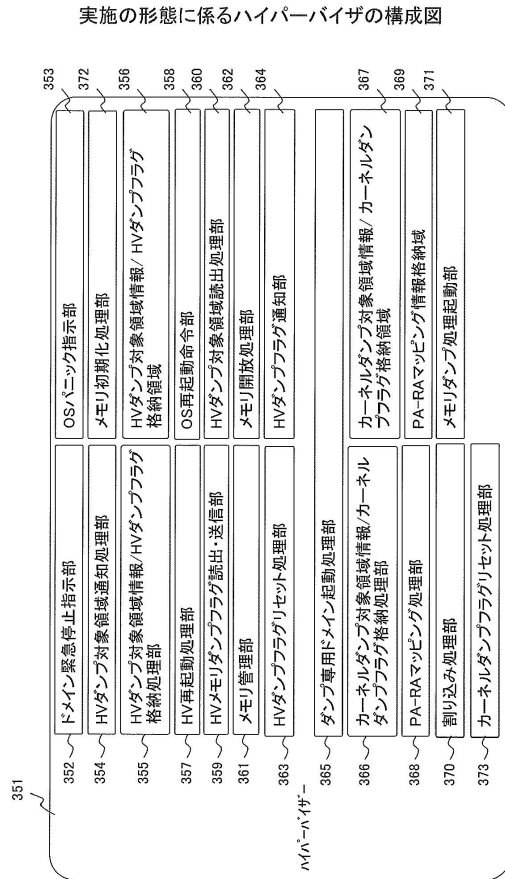


【図 4】

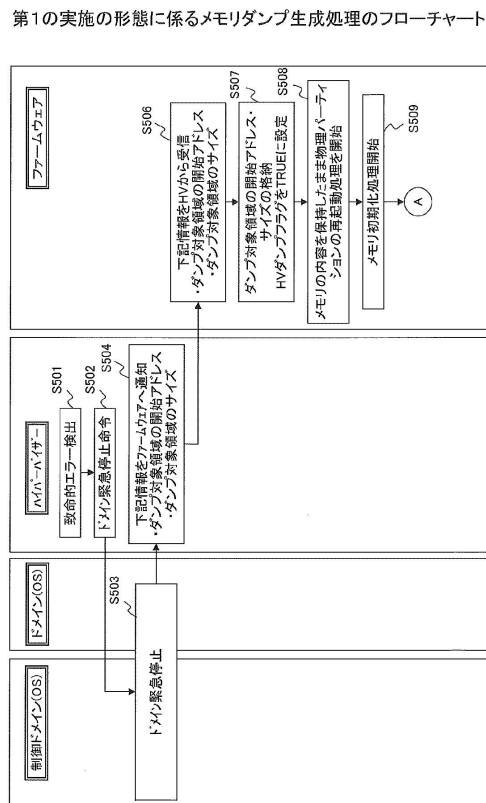
実施の形態に係るファームウェアの構成図



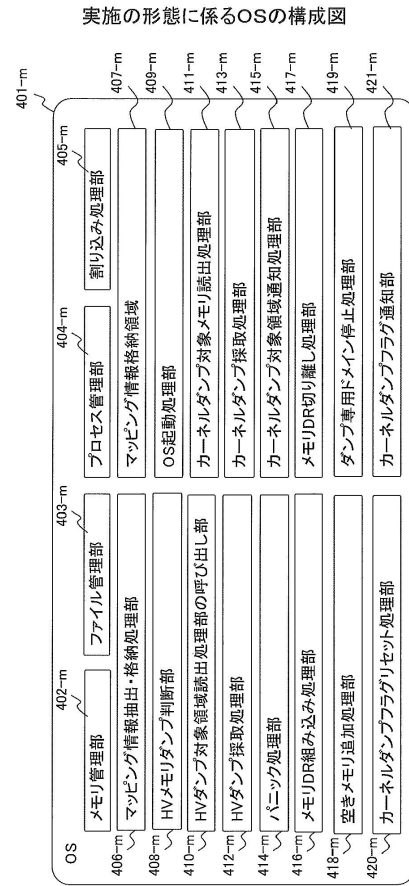
【 図 5 】



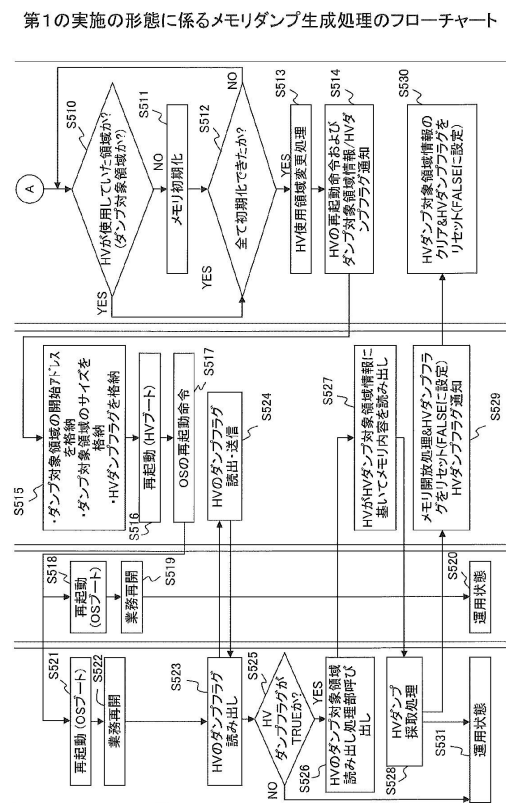
【 図 7 A 】



【 図 6 】

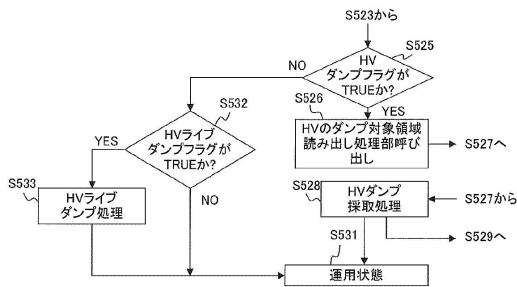


【 図 7 B 】



【図 7 C】

第1の実施の形態に係るメモリダンプ生成処理の変形例のフローチャート



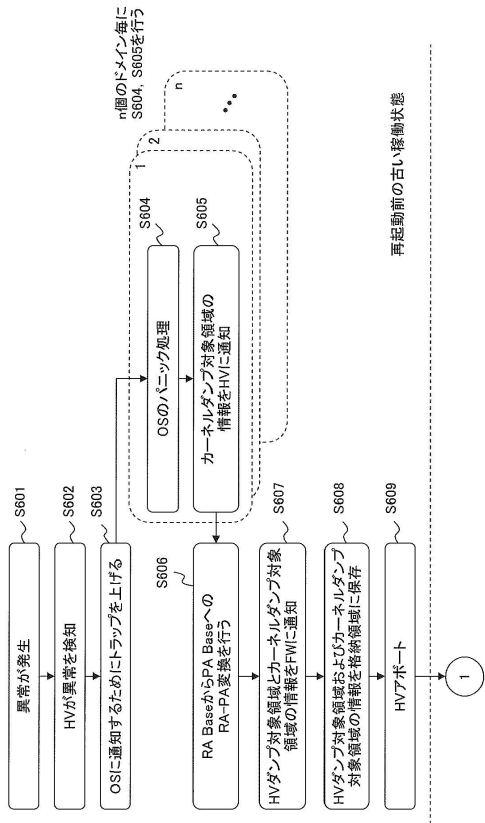
【図 8】

HVダンプ対象領域情報の例

| Block | PA Base (開始アドレス) | SIZE |
|-------|------------------|------|
| 0     | xxxxxxx          | 1.5G |
| 1     | yyyyyyy          | 1.0G |
|       |                  |      |
| N     | zzzzzzz          | 512M |

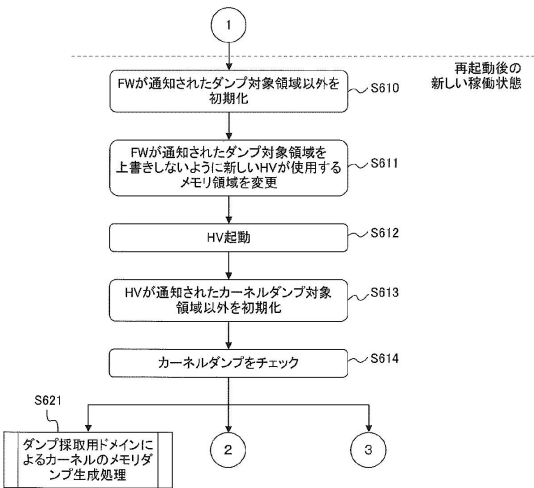
【図 9 A】

第2の実施の形態に係るメモリダンプ生成処理のフローチャート



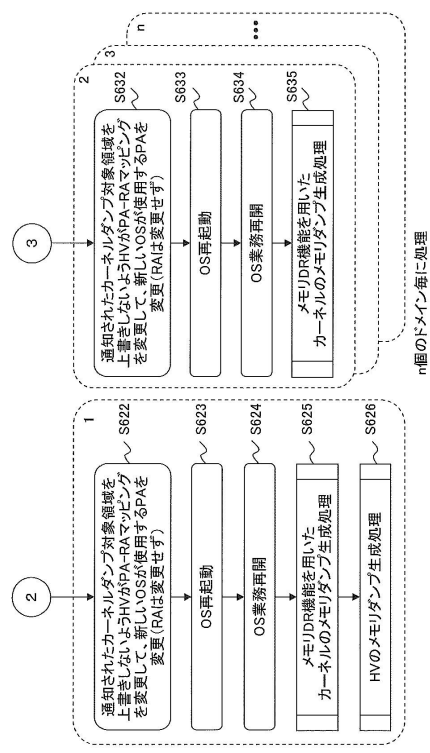
【図 9 B】

第2の実施の形態に係るメモリダンプ生成処理のフローチャート



【図 9 C】

第2の実施の形態に係るメモリダンプ生成処理のフローチャート



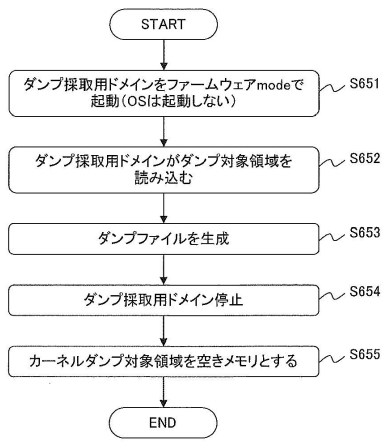
【図 1 0】

カーネルダンプ対象領域情報の例

| Block | RA Base<br>(開始アドレス) | SIZE |
|-------|---------------------|------|
| 0     | aaaaaaa             | 1.5G |
|       |                     |      |
| N     | ccccccc             | 512M |

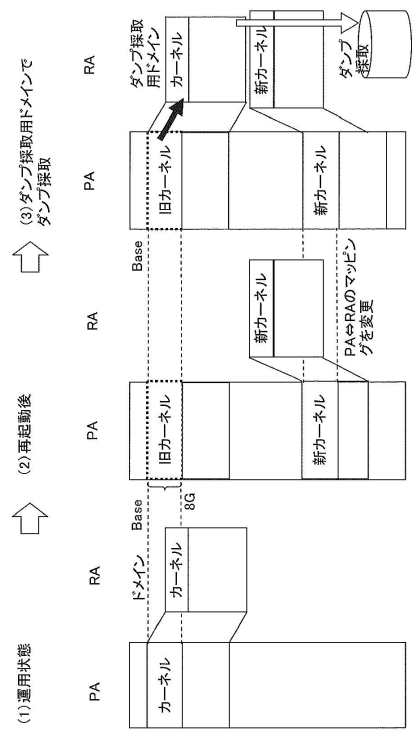
【図 1 1】

ダンプ採取用ドメインによるカーネルのメモリダンプ生成処理のフローチャート



【図 1 2】

ダンプ採取用ドメインによるメモリダンプの採取を示す図



【図 1 3】

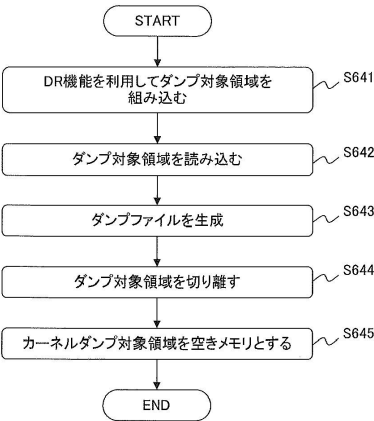
ダンプ採取用ドメインによるメモリダンプの採取における  
PA-RAマッピング情報を示す図

|       |                  |    |       |    |       |
|-------|------------------|----|-------|----|-------|
| ダンプ後  | ドメイン             | #0 | yyyyy | 8G | aaaaa |
|       | PA Base (開始アドレス) |    |       |    |       |
|       | SIZE             |    |       |    |       |
|       | RA Base (開始アドレス) |    |       |    |       |
| ダンプ時  | ドメイン             | #3 | xxxxx | 8G | aaaaa |
|       | PA Base (開始アドレス) |    |       |    |       |
|       | SIZE             |    |       |    |       |
|       | RA Base (開始アドレス) |    |       |    |       |
| 緊急停止時 | ドメイン             | #0 | xxxxx | 8G | aaaaa |
|       | PA Base (開始アドレス) |    |       |    |       |
|       | SIZE             |    |       |    |       |
|       | RA Base (開始アドレス) |    |       |    |       |

ダンプ対象領域

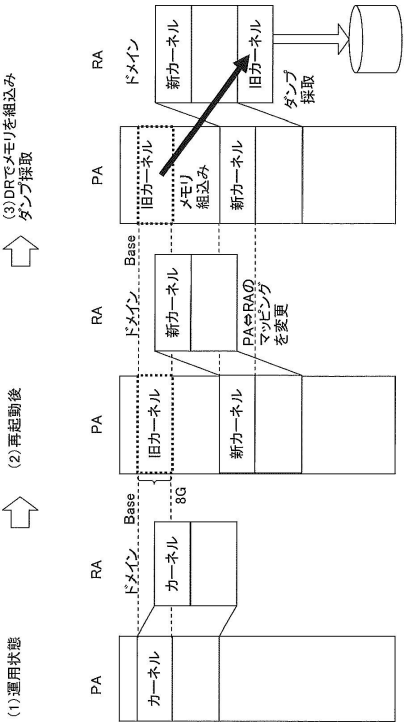
【図 1 4】

メモリDynamic Reconfiguration機能を用いた  
カーネルのメモリダンプ生成処理のフローチャート



【図 1 5】

メモリDynamic Reconfiguration機能を用いた  
メモリダンプの採取を示す図



【図 1 6】

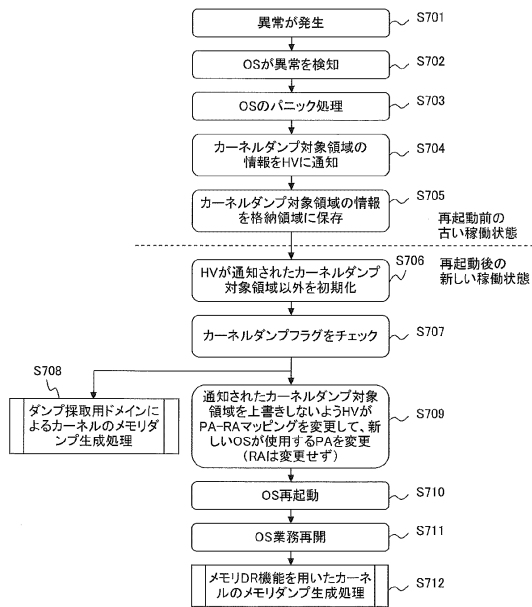
メモリDynamic Reconfiguration機能を用いた  
メモリダンプの採取におけるPA-RAマッピング情報を示す図

|       |                  |    |       |    |       |
|-------|------------------|----|-------|----|-------|
| ダンプ後  | ドメイン             | #0 | yyyyy | 8G | aaaaa |
|       | PA Base (開始アドレス) |    |       |    |       |
|       | SIZE             |    |       |    |       |
|       | RA Base (開始アドレス) |    |       |    |       |
| ダンプ時  | ドメイン             | #0 | xxxxx | 8G | aaaaa |
|       | PA Base (開始アドレス) |    |       |    |       |
|       | SIZE             |    |       |    |       |
|       | RA Base (開始アドレス) |    |       |    |       |
| 緊急停止時 | ドメイン             | #0 | xxxxx | 8G | aaaaa |
|       | PA Base (開始アドレス) |    |       |    |       |
|       | SIZE             |    |       |    |       |
|       | RA Base (開始アドレス) |    |       |    |       |

ダンプ対象領域

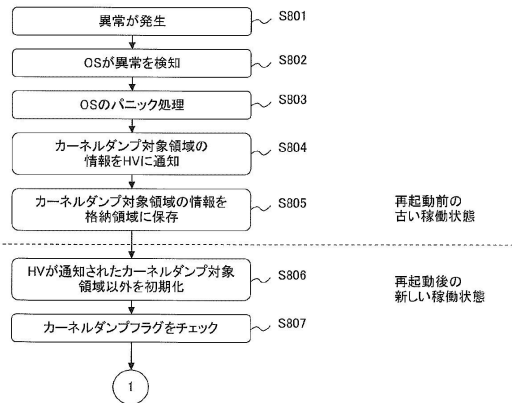
【図 17】

第3の実施の形態に係るメモリダンプ生成処理のフローチャート



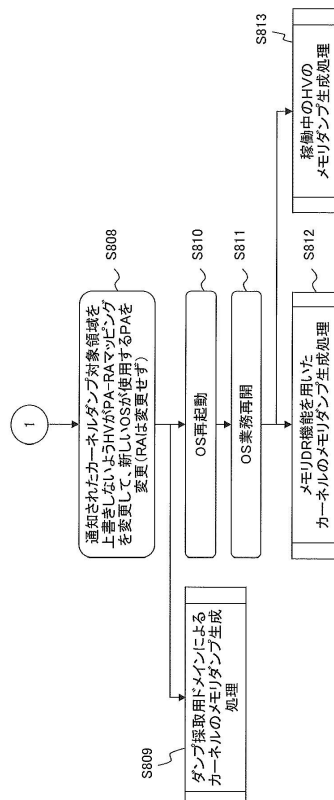
【図 18 A】

第4の実施の形態に係るメモリダンプ生成処理のフローチャート



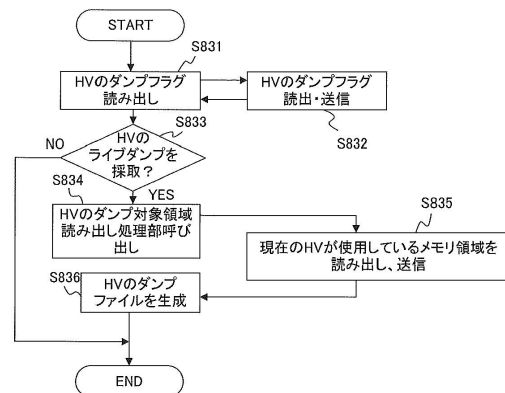
【図 18 B】

第4の実施の形態に係るメモリダンプ生成処理のフローチャート



【図 19】

稼働中のハイパーバイザのメモリダンプ生成処理フローチャート



---

フロントページの続き

審査官 坂庭 剛史

- (56)参考文献 国際公開第2011/004441(WO, A1)  
国際公開第2008/114395(WO, A1)  
特開2011-227766(JP, A)  
特開2011-243012(JP, A)  
米国特許出願公開第2011/0225458(US, A1)  
特開2006-172100(JP, A)  
特開2005-122334(JP, A)  
特開平05-012045(JP, A)  
小口芳彦、山本 哲, サーバ仮想化技術とその最新動向, FUJITSU, 日本, 富士通株式会社, 2007年 9月10日, Vol. 58, No. 5(通巻342号), p. 426-430, ISSN 0016-2515  
岩田 恵、渡邊信彦, 総力特集 カーネルから見る最新UNIX: AIX システム連続稼働を支えるIBMのカーネル, UNIX magazine, 日本, 株式会社アスキー・メディアワークス, 2008年 7月 1日, 第23巻, 第3号(通巻243号), p. 40-47

## (58)調査した分野(Int.Cl., DB名)

G06F 11/07  
G06F 9/46  
G06F 11/34