



ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ,
ПАТЕНТАМ И ТОВАРНЫМ ЗНАКАМ

(12) **ЗАЯВКА НА ИЗОБРЕТЕНИЕ**

(21), (22) Заявка: 2004111785/09, 19.09.2002

(30) Приоритет: 20.09.2001 US 60/324,013
11.09.2002 US 10/242,878

(43) Дата публикации заявки: 20.10.2005 Бюл. № 29

(85) Дата перевода заявки РСТ на национальную
фазу: 20.04.2004

(86) Заявка РСТ:
US 02/30000 (19.09.2002)

(87) Публикация РСТ:
WO 03/025947 (27.03.2003)

Адрес для переписки:
129010, Москва, ул. Б.Спасская, 25, стр.3,
ООО "Юридическая фирма Городисский и
Партнеры", пат.пов. Г.Б. Егоровой

(71) Заявитель(и):
КВЭЛКОММ ИНКОРПОРЕЙТЕД (US)

(72) Автор(ы):
ЗАНГ Хайтао (US),
СИММОНДС Стефен М. (US),
ПАН Ханфанг (US)

(74) Патентный поверенный:
Егорова Галина Борисовна

(54) **АРХИТЕКТУРА НА ОСНОВЕ ВДЗУПВ**

Формула изобретения

1. Система обновления запоминающего устройства, содержащая средство управления памятью для определения группы из множества элементов памяти запоминающего устройства, и средство для избирательного обновления указанной группы элементов памяти запоминающего устройства.

2. Система по п.1, в которой запоминающим устройством является динамическое запоминающее устройство с произвольной выборкой.

3. Система по п.1, в которой средство для обновления группы элементов содержит средство для формирования импульсов обновления.

4. Система по п.3, в которой средство для формирования импульсов обновления содержит первый счетчик.

5. Система по п.4, в которой первый счетчик выполнен с возможностью подсчета тактовых импульсов и обеспечения первого счета при реагировании на них.

6. Система по п.5, в которой средство формирования импульсов обновления также содержит средство для обеспечения интервала обновления.

7. Система по п.6, в которой выходной сигнал средства для обеспечения интервала обновления является конечным счетом.

8. Система по п.7, в которой средство для формирования импульсов обновления включает в себя компаратор, который сравнивает указанный счет с указанным конечным счетом и обеспечивает импульсы обновления на основе сравнения.

9. Система по п.1, в которой средство для обновления группы элементов содержит

средство для формирования указателя адреса обновления.

10. Система по п.9, в которой средство формирования указателя адреса обновления содержит первое средство для подсчета импульсов обновления и для обеспечения первого счета в соответствии с ними.

11. Система по п.10, в которой средство формирования указателя адреса обновления содержит средство для обеспечения диапазона адресов обновления.

12. Система по п.11, в которой средство формирования указателя адреса обновления содержит средство для сравнения счета с диапазоном адресов обновления и для обеспечения сигнала занесения "0" указателя адреса обновления на основе сравнения.

13. Система по п.12, в которой средство формирования указателя адреса обновления включает в себя второе средство для подсчета импульсов обновления и обеспечения второго счета в соответствии с ними.

14. Система по п.13, в которой второе средство содержит второй счетчик, выполненный с возможностью подсчета импульсов обновления и обеспечения указателя адреса при реагировании на них.

15. Система по п.14, в которой второй счетчик выполнен с возможностью приема сигнала занесения "0" указателя адреса обновления в качестве сигнала занесения "0" для него.

16. Система для обновления группы элементов матрицы элементов памяти запоминающего устройства, содержащая первый счетчик, выполненный с возможностью подсчета тактовых импульсов и обеспечения первого счета при реагировании на них; первый компаратор, выполненный с возможностью сравнения счета с интервалом обновления и обеспечения импульсов обновления на основе сравнения; второй счетчик для формирования промежуточного сигнала при реагировании на импульсы обновления и диапазона адресов обновления; и

третий счетчик для формирования указателя адреса обновления при реагировании на сигнал обновления и промежуточный сигнал.

17. Система по п.16, в которой элементы памяти запоминающего устройства являются элементами динамического запоминающего устройства с произвольной выборкой.

18. Система обновления памяти, содержащая первый счетчик, выполненный с возможностью приема тактовых импульсов и обеспечения первого счета при реагировании на них; первый регистр для обеспечения интервала обновления; первый компаратор, выполненный с возможностью приема выходного сигнала первого счетчика и выходного сигнала первого регистра в качестве входных сигналов; второй счетчик, выполненный с возможностью приема выходного сигнала компаратора в качестве входного сигнала счетчика; второй регистр для обеспечения диапазона адресов обновления; второй компаратор, выполненный с возможностью приема выходного сигнала второго счетчика и второго регистра в качестве входных сигналов, и обеспечения сигнала занесения "0" указателя адреса обновления при реагировании на них; третий счетчик, срабатывающий на указанный сигнал занесения "0" и выполненный с возможностью подсчета указанных импульсов обновления и обеспечения указателя адреса обновления при реагировании на них; и средство для обновления элементов памяти запоминающего устройства при реагировании на импульсы обновления и указатель адреса обновления.

19. Система по п.18, в которой элементами памяти запоминающего устройства являются элементы динамического запоминающего устройства с произвольной выборкой.

20. Система связи, содержащая первое средство для передачи и приема электромагнитных сигналов; второе средство для преобразования указанных электромагнитных сигналов в цифровые сигналы; третье средство для запоминания по меньшей мере некоторых указанных цифровых сигналов в заданных элементах памяти запоминающего устройства; четвертое средство для избирательного обновления заданных элементов памяти запоминающего устройства; и пятое средство, связанное с первым, вторым и третьим средствами, для обеспечения пользовательского ввода и вывода.

21. Система по п.20, в которой элементы памяти запоминающего устройства являются элементами динамического запоминающего устройства с произвольной выборкой.

22. Способ обновления запоминающего устройства, согласно которому определяют группу из числа элементов памяти запоминающего устройства, и избирательно обновляют указанную группу элементов памяти запоминающего устройства.

23. Способ по п.22, по которому группа элементов памяти запоминающего устройства является группой элементов памяти запоминающего устройства, в которых записаны данные.

24. Способ по п.22, по которому группа элементов памяти запоминающего устройства является группой элементов памяти запоминающего устройства, в которых могут быть записаны данные.

25. Способ по п.22, по которому запоминающим устройством является динамическое запоминающее устройство с произвольной выборкой.