

【公報種別】特許法第17条の2の規定による補正の掲載
 【部門区分】第6部門第2区分
 【発行日】令和4年4月4日(2022.4.4)

【国際公開番号】WO2019/207440
 【出願番号】特願2020-515315(P2020-515315)

【国際特許分類】

G 0 9 F 9/30(2006.01)
 G 0 9 G 3/36(2006.01)
 G 0 9 G 3/20(2006.01)
 G 0 9 G 3/3233(2016.01)
 H 0 1 L 51/50(2006.01)
 H 0 1 L 27/32(2006.01)
 H 0 5 B 33/02(2006.01)
 G 0 2 F 1/1368(2006.01)
 G 0 2 F 1/13357(2006.01)

10

【F I】

G 0 9 F 9/30 3 3 8
 G 0 9 F 9/30 3 6 5
 G 0 9 G 3/36
 G 0 9 G 3/20 6 1 1 A
 G 0 9 G 3/20 6 1 1 F
 G 0 9 G 3/3233
 G 0 9 G 3/20 6 2 4 B
 G 0 9 G 3/20 6 2 3 C
 G 0 9 G 3/20 6 2 1 M
 H 0 5 B 33/14 A
 H 0 1 L 27/32
 H 0 5 B 33/02
 G 0 2 F 1/1368
 G 0 2 F 1/13357

20

30

【手続補正書】

【提出日】令和4年3月25日(2022.3.25)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

40

【請求項1】

複数の画素ブロックを有する表示装置であって、
 前記画素ブロックは、第1の回路と、複数の第2の回路と、を有し、
 前記第1の回路と、前記第2の回路とは電氣的に接続され、
 前記第1の回路は、第1のデータおよび第2のデータを加算して第3のデータを生成する機能を有し、
 前記第2の回路は、前記第3のデータを保持する機能、および前記第3のデータに応じて表示を行う機能を有する表示装置。

【請求項2】

請求項1において、

50

前記第 1 の回路は、第 1 のトランジスタと、第 2 のトランジスタと、第 1 の容量素子と、を有し、

前記第 1 のトランジスタのソースまたはドレインの一方は、前記第 1 の容量素子の一方の電極と電氣的に接続され、

前記第 1 の容量素子の他方の電極は、前記第 2 のトランジスタのソースまたはドレインの他方と電氣的に接続されている表示装置。

【請求項 3】

請求項 2 において、

さらに第 3 のトランジスタを有し、

前記第 3 のトランジスタのソースまたはドレインの一方は、前記第 1 の容量素子の他方の電極と電氣的に接続され、

前記第 1 のトランジスタのソースまたはドレインの他方および前記第 2 のトランジスタのソースまたはドレインの他方は、電氣的に接続されている表示装置。

10

【請求項 4】

請求項 1 乃至 3 のいずれか一項において、

前記第 2 の回路は、第 3 のトランジスタと、第 3 の回路と、を有し、

前記第 3 のトランジスタのソースまたはドレインの一方は、前記第 1 のトランジスタのソースまたはドレインの一方と電氣的に接続され、

前記第 3 のトランジスタのソースまたはドレインの他方は、前記第 3 の回路と電氣的に接続され、

20

前記第 3 の回路は、表示素子を有する表示装置。

【請求項 5】

請求項 4 において、

前記第 3 の回路は、第 4 のトランジスタと、第 2 の容量素子と、前記表示素子として発光素子と、を有し、

前記第 4 のトランジスタのゲートは、前記第 3 のトランジスタのソースまたはドレインの他方と電氣的に接続され、

前記第 4 のトランジスタのソースまたはドレインの他方は、前記発光素子の一方の電極と電氣的に接続され、

前記発光素子の一方の電極は、前記第 2 の容量素子の一方の電極と電氣的に接続され、

30

前記第 2 の容量素子の他方の電極は、前記第 4 のトランジスタのゲートと電氣的に接続される表示装置。

【請求項 6】

請求項 5 において、

さらに第 5 のトランジスタを有し、

前記第 5 のトランジスタのソースまたはドレインの一方は、前記発光素子の一方の電極と電氣的に接続され、

前記第 5 のトランジスタのソースまたはドレインの他方は、前記第 4 のトランジスタのソースまたはドレインの一方と電氣的に接続され、

前記第 5 のトランジスタのソースまたはドレインの他方は、前記第 2 の容量素子の一方の電極と電氣的に接続されている表示装置。

40

【請求項 7】

請求項 4 において、

前記第 3 の回路は、前記表示素子として液晶素子を有し、

前記液晶素子の一方の電極は、前記第 3 のトランジスタのソースまたはドレインの一方と電氣的に接続されている表示装置。

【請求項 8】

請求項 7 において、

さらに第 3 の容量素子を有し、

前記第 3 の容量素子の一方の電極は、前記液晶素子の一方の電極と電氣的に接続されてい

50

る表示装置。

【請求項 9】

請求項 1 乃至 8 のいずれか一項において、
さらに第 4 の回路と、第 5 の回路と、を有し、
前記第 4 の回路は、前記第 1 の回路を制御する機能を有し、
前記第 5 の回路は、前記第 2 の回路を制御する機能を有する表示装置。

【請求項 10】

請求項 1 乃至 9 のいずれか一項において、
前記画素ブロックは、複数の画素を有し、
前記複数の画素のうちのいずれか一つは、前記第 1 の回路の要素を複数有し、
前記第 1 の回路の要素を複数有する画素は、垂直方向の長さが他の画素よりも大きい表示装置。

10

【請求項 11】

請求項 1 乃至 10 のいずれか一項において、
前記画素ブロックが有するトランジスタは、チャンネル形成領域に金属酸化物を有し、
前記金属酸化物は、In と、Zn と、M (M は Al、Ti、Ga、Sn、Y、Zr、La、Ce、Nd または Hf) と、を有する表示装置。

【請求項 12】

請求項 1 乃至 11 のいずれか一項に記載の表示装置と、カメラと、を有する電子機器。

20

30

40

50