

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges
Eigentum

Internationales Büro

(43) Internationales
Veröffentlichungsdatum
22. Mai 2014 (22.05.2014)



(10) Internationale Veröffentlichungsnummer
WO 2014/076138 A1

- (51) Internationale Patentklassifikation:
H02M 1/36 (2007.01) **H02M 7/487** (2007.01)
- (21) Internationales Aktenzeichen: PCT/EP2013/073743
- (22) Internationales Anmeldedatum:
13. November 2013 (13.11.2013)
- (25) Einreichungssprache: Deutsch
- (26) Veröffentlichungssprache: Deutsch
- (30) Angaben zur Priorität:
12192990.5 16. November 2012 (16.11.2012) EP
- (71) Anmelder: **ABB TECHNOLOGY AG** [CH/CH];
Affolternstrasse 44, CH-8050 Zürich (CH).
- (72) Erfinder: **ZUCKERBERGER, Adrian**; Rebbergstrasse
15, CH-5417 Untersiggenthal (CH). **FRITSCHY, Jonas**;
Reinerstrasse 14, CH-5200 Brugg (CH).
- (74) Anwalt: **ABB PATENT ATTORNEYS**; c/o ABB
Schweiz AG, Intellectual Property CH-IP, Brown Boveri
Strasse 6, CH-5400 Baden (CH).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, RU, TJ, TM), europäisches (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

[Fortsetzung auf der nächsten Seite]

(54) Title: CONVERTER

(54) Bezeichnung : UMRICHTER

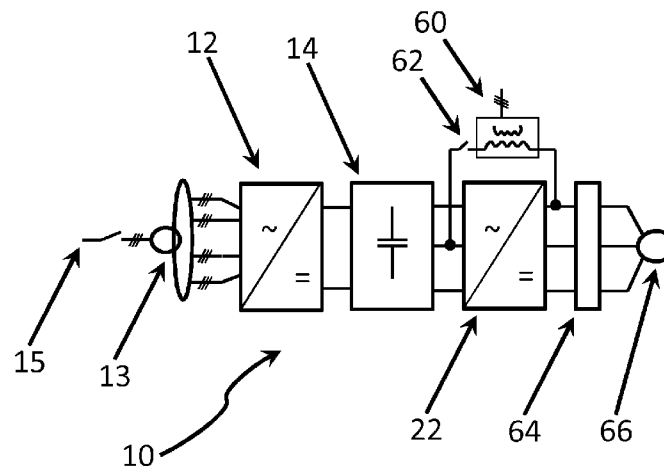


Fig. 1

(57) Abstract: The invention relates to a converter (10), comprising a direct-voltage intermediate circuit (14) and at least one phase module (24), which is electrically connected to the direct-voltage intermediate circuit (14) and has a phase conductor (Lu) going out from the phase module. The direct-voltage intermediate circuit (14) has a positive potential connection (+V_{DC}), a negative potential connection (-V_{DC}), and a central point connection (NP). A first energy store (16) is connected between the positive potential connection (+V_{DC}) and the central point connection (NP) and a second energy store (18) is connected between the central point connection (NP) and the negative potential connection (-V_{DC}). The phase conductor (Lu) is connected to the positive potential connection (+V_{DC}) by means of a first diode (35') and to the negative potential connection (-V_{DC}) by means of a second diode (36'). According to the invention, the converter also has an energy supply (60) for charging the first energy store (16) and the second energy store (18). The energy supply (60) is connected to the central point connection (NP) at one end and to the phase conductor (Lu) by means of a switch (62) at the other end.

(57) Zusammenfassung:

[Fortsetzung auf der nächsten Seite]



WO 2014/076138 A1



Veröffentlicht:

- mit internationalem Recherchenbericht (Artikel 21 Absatz 3)

Es wird ein Umrichter (10) mit einem Gleichspannungszwischenkreis (14) und zumindest einem mit dem Gleichspannungszwischenkreis (14) elektrisch verbundenen Phasenmodul (24) mit einem davon abgehenden Phasenleiter (Lu) beschrieben. Der Gleichspannungszwischenkreis (14) weist einen positiven Potentialanschluss ($+V_{DC}$), einen negativen Potentialanschluss ($-V_{DC}$) und einen Mittelpunktanschluss (NP) auf. Zwischen dem positiven Potentialanschluss ($+V_{DC}$) und dem Mittelpunktanschluss (NP) ist ein erster Energiespeicher (16) und zwischen dem Mittelpunktanschluss (NP) und dem negativen Potentialanschluss ($-V_{DC}$) ein zweiter Energiespeicher (18) angeschlossen. Der Phasenleiter (Lu) ist über eine erste Diode (35') mit dem positiven Potentialanschluss ($+V_{DC}$), und über eine zweite Diode (36') mit dem negativen Potentialanschluss ($-V_{DC}$) verbunden. Erfindungsgemäss weist der Umrichter weiter eine Energieversorgung (60) zum Aufladen des ersten Energiespeichers (16) und des zweiten Energiespeichers (18) auf. Die Energieversorgung (60) ist einerseits mit dem Mittelpunktanschluss (NP) und andererseits mit dem Phasenleiter (Lu) über einen Schalter (62) verbunden.

Umrichter

Die vorliegende Erfindung bezieht sich auf das Gebiet der Umrichter, insbesondere auf Umrichter gemäss dem Oberbegriff von Anspruch 1. Weiter betrifft die vorliegende Erfindung ein Verfahren zum Betreiben eines Umrichters gemäss dem Oberbegriff von Anspruch 7.

Derartig Umrichter sind dem Fachmann bestens bekannt und weisen insbesondere einen Gleichspannungszwischenkreis und einen Wechselrichter auf. Die im Gleichspannungszwischenkreis enthaltenen Kondensatoren bzw. Energiespeicher müssen, damit diese nicht beschädigt werden, aufgeladen werden, bevor der Gleichrichter des Umrichters mit dem Versorgungsnetz verbunden wird, da ansonsten die Kondensatoren im Gleichspannungszwischenkreis Schaden nehmen könnten beziehungsweise für eine derartige Belastung ausgelegt sein müssen.

Ebenso hat sich gezeigt, dass die Kondensatoren in den jeweiligen Phasenmodulen des Wechselrichters aus ihrem zunächst komplett entladenen Zustand behutsam aufgeladen werden müssen, damit diese im Betrieb keinen Schaden nehmen beziehungsweise nicht für grosse anfängliche Belastungen ausgelegt sein müssen.

Aufgabe der Erfindung ist es folglich einen Umrichter anzugeben, der ein behutsames Aufladen des Gleichspannungszwischenkreises ermöglicht. Weiter soll ein Verfahren zum Betreiben eines derartigen Umrichters angegeben werden.

Erfindungsgemäss wird auf Aufgabe durch den Umrichter gemäss Anspruch 1 und durch ein Verfahren gemäss Anspruch 7 gelöst.

Erfindungsgemäss weist der Umrichter einen Gleichspannungszwischenkreis und zumindest ein mit dem Gleichspannungszwischenkreis elektrisch verbundenes Phasenmodul mit einem davon abgehenden Phasenleiter auf, wobei der Gleichspannungszwischenkreis (14) einen positiven Potentialanschluss, einen negativen Potentialanschluss und einen Mittelpunktanschluss aufweist und zwischen dem positiven Potentialanschluss und dem Mittelpunktanschluss ein erster Energiespeicher und zwischen dem Mittelpunktanschluss und dem negativen Potentialanschluss ein zweiter Energiespeicher angeschlossen ist, wobei der Phasenleiter über eine erste Diode mit dem positiven Potentialanschluss, und über eine zweite Diode mit dem negativen Potentialanschluss verbunden ist, und wobei der Umrichter weiter eine Energieversorgung zum Aufladen des ersten Energiespeichers und des zweiten Energiespeichers aufweist, welche Energieversorgung einerseits mit dem Mittelpunktanschluss und andererseits mit dem Phasenleiter über einen Schalter verbunden ist.

Der erfindungsgemässe Umrichter weist folglich die Energieversorgung auf, die zum Aufladen des ersten Energiespeichers und des zweiten Energiespeichers bestimmt ist. Die Energieversorgung ermöglicht ein äusserst einfaches Aufladen des ersten Energiespeichers wie auch des zweiten Energiespeichers. Zum Aufladen des ersten Energiespeichers und des zweiten Energiespeichers ist folglich ein Gleichrichter nicht notwendig.

Gemäss einer bevorzugten Ausführungsform des Umrichters ist die Energieversorgung durch einen Transformator ausgebildet, wobei der Transformator auf seiner sekundären Seite einphasig ausgebildet ist und auf seiner primären Seite mit einem Versorgungsnetz verbindbar ist.

Diese bevorzugte Ausführungsform des Umrichters ermöglicht ein besonders einfaches Aufladen des ersten Energiespeichers und des zweiten Energiespeichers. Es wird lediglich die erste Diode und die zweite Diode des Phasenmoduls benötigt.

Gemäss einer bevorzugten Ausführungsform des Umrichters sind in einem ersten Stromkreis der erste Energiespeicher über den Mittelpunktanschluss mit der Energieversorgung, diese Energieversorgung über den Phasenleiter mit der ersten Diode und diese erste Diode mit dem positiven Potentialanschluss in Serie verbunden sind. Weiter sind in einem zweiten Stromkreis der zweite Energiespeicher über den negativen Potentialanschluss mit der zweiten Diode und diese zweite Diode über den Phasenleiter mit der Energieversorgung in Serie verbunden sind.

Diese bevorzugte Ausführungsform des Umrichters ermöglicht das besonders einfache Aufladen des ersten Energiespeichers und des zweiten Energiespeichers.

Gemäss einer bevorzugten Ausführungsform des Umrichters ist die erste Diode durch einen bidirektionalen Halbleiterschalter mit gesteuerter unidirektionaler Stromführungsrichtung ausgebildet, und/oder ist die zweite Diode durch einen bidirektionalen Halbleiterschalter mit gesteuerter unidirektionaler Stromführungsrichtung ausgebildet ist.

Diese bevorzugte Ausführungsform des Umrichters ermöglicht im Vergleich zu herkömmlichen Umrichtern, welche typischerweise bidirektionalen Halbleiterschalter mit gesteuerter unidirektionaler Stromführungsrichtung aufweisen, eine besonders einfache Ausgestaltung der Erfindung, da ausser der Energieversorgung keine wesentlichen neuen Elemente für den erfindungsgemässen Umrichter notwendig sind.

Gemäss einer bevorzugten Ausführungsform des Umrichters weist das zumindest eine Phasenmodul einen dem Phasenmodul zugeordnete, weiteren Energiespeicher auf, welcher einerseits über einen zweiten, bidirektionalen Halbleiterschalter mit gesteuerter unidirektionaler Stromführungsrichtung mit dem Mittelpunktanschluss und über die erste

Diode mit dem Phasenleiter verbunden ist, und andererseits über einen ersten, bidirektionalen Halbleiterschalter mit gesteuerter unidirektionaler Stromführungsrichtung mit dem Mittelpunktanschluss und über die zweite Diode mit dem Phasenleiter verbunden ist.

Bei dieser bevorzugten Ausführungsform des Umrichters ermöglicht wiederum die Energieversorgung ein besonders einfaches Aufladen des weiteren Energiespeichers des Phasenmoduls.

Gemäss einer weiteren bevorzugten Ausführungsform des Umrichters ist der dem Phasenmodul zugeordnete, weitere Energiespeicher in einem dritten Stromkreis in Serie mit dem ersten, bidirektionalen Halbleiterschalter, der Energieversorgung und der ersten Diode angeschlossen, und in einem vierten Stromkreis ist der weitere Energiespeicher in Serie mit der zweiten Diode, der Energieversorgung und dem zweiten, bidirektionalen Halbleiterschalter angeschlossen.

Diese Schaltung ermöglicht ein effizientes Aufladen des weiteren Energiespeichers mittels der Energieversorgung.

Erfindungsgemäss wird der erfindungsgemässe Umrichter wie folgt betrieben:

- Beaufschlagen der Energieversorgung mit einer Wechselspannung,
- Schliessen des Schalters,
- Aufladen des ersten Energiespeichers mit einer ersten Halbwelle des Stroms der Energieversorgung und
- Aufladen des zweiten Energiespeichers mit einer zweiten Halbwelle des Stroms der Energieversorgung,

wobei der Umrichter einen Gleichspannungszwischenkreis und ein mit dem Gleichspannungszwischenkreis elektrisch verbundenes Phasenmodul mit einem davon abgehenden Phasenleiter aufweist, wobei der Gleichspannungszwischenkreis zumindest einen positiven Potentialanschluss, einen negativen Potentialanschluss und einen Mittelpunktanschluss aufweist und zwischen dem positiven Potentialanschluss und dem Mittelpunktanschluss ein erster Energiespeicher und zwischen dem Mittelpunktanschluss und dem negativen Potentialanschluss ein zweiter Energiespeicher aufweist, wobei der Phasenleiter über eine erste Diode mit dem positiven Potentialanschluss, und über eine zweite Diode mit dem negativen Potentialanschluss verbunden ist, und wobei der Umrichter weiter eine Energieversorgung aufweist, welche einerseits mit dem Mittelpunktanschluss und andererseits mit dem Phasenleiter über einen Schalter verbindbar ist.

Dieses erfindungsgemässe Verfahren ermöglicht ein einfaches Laden des ersten Energiespeichers und des zweiten Energiespeichers mittels der Energieversorgung.

Gemäss einer bevorzugten Ausführungsform der Erfindung weist das Phasenmodul ein dem Phasenmodul zugehörigen weiteren Energiespeicher auf, der einerseits über die erste Diode mit dem Phasenleiter und über einen zweiten Halbleiterschalter mit gesteuert unidirektionaler Stromführungsrichtung mit dem Mittelpunktanschluss verbunden ist und andererseits über die zweite Diode mit dem Phasenleiter und über einen ersten Halbleiterschalter mit gesteuert unidirektionaler Stromführungsrichtung mit dem Mittelpunktanschluss verbunden ist, wobei das Verfahren folgende weitere Schritte aufweist

- Schliessen zumindest eines des ersten Halbleiterschalters und des zweiten Halbleiterschalters
- Aufladen des zum Phasenmodul zugehörigen weiteren Energiespeichers mittels der Energieversorgung.

Dieses bevorzugte Verfahren ermöglicht ein einfaches Aufladen des weiteren Energiespeichers des Phasenmoduls.

Gemäss einer bevorzugten Ausführungsform der Erfindung wird der zum Phasenmodul zugehörigen weiteren Energiespeicher parallel zum Aufladen des ersten Energiespeichers und des zweiten Energiespeichers aufgeladen.

Dieses bevorzugte Verfahren ermöglicht ein schnelles wie auch sicheres Aufladen des weiteren Energiespeichers.

Gemäss einer bevorzugten Ausführungsform der Erfindung wird der erste Halbleiterschalter und der zweite Halbleiterschalter geschlossen, und der zum Phasenmodul zugehörige weitere Energiespeicher mittels der positiven und negativen Halbwelle der Energieversorgung aufgeladen.

Dieses bevorzugte Verfahren ermöglicht ein effizientes Aufladen des weiteren Energiespeichers mittels einer Wechselspannungsquelle, beispielsweise einem Transformator, der an ein Niederspannungsversorgungsnetz angeschlossen ist.

Gemäss einer weiteren bevorzugten Ausführungsform der Erfindung ist das zumindest ein Phasenmodul ein erstes Phasenmodul und der Umrichter (10) weist ein zweites Phasenmodul auf, wobei das zweite Phasenmodul einen dem zweiten Phasenmodul zugehörigen, weiteren Energiespeicher aufweist, der einerseits über eine erste Diode des zweiten Phasenmoduls mit einem weiteren Phasenleiter und über einen zweiten Halbleiterschalter mit gesteuert unidirektionaler Stromführungsrichtung des zweiten Phasenmoduls mit dem positiven Potentialanschluss verbunden ist und andererseits über eine zweite Diode des zweiten Phasenmoduls mit dem weiteren Phasenleiter und über einen ersten Halbleiterschalter mit gesteuert unidirektionaler Stromführungsrichtung des zweiten

Phasenmoduls mit dem negativen Potentialanschluss verbunden ist, wobei das Verfahren folgende weitere Schritte aufweist

- Schliessen des ersten Halbleiterschalters des zweiten Phasenmoduls und des zweiten Halbleiterschalters des zweiten Phasenmoduls
- Aufladen des zum zweiten Phasenmodul zugehörigen weiteren Energiespeichers mittels des ersten Energiespeichers und des zweiten Energiespeichers des Gleichspannungszwischenkreises.

Dieses Verfahren ermöglicht ein einfaches Laden eines weiteren Energiespeichers in einem zweiten Phasenmodul des Umrichters.

Gemäss einer bevorzugten Ausführungsform der Erfindung wird der zum zweiten Phasenmodul zugehörigen weiteren Energiespeichers parallel zum Aufladen des ersten Energiespeichers und des zweiten Energiespeichers aufgeladen.

Dieses bevorzugte Verfahren ermöglicht ein schnelles wie auch sicheres Aufladen des weiteren Energiespeichers des zweiten Phasenmoduls.

Gemäss einer bevorzugten Ausführungsform der Erfindung weist das Verfahren folgende weitere Schritte auf:

- Verbinden des ersten Phasenleiters mit dem zweiten Phasenleiter,
- Öffnen des ersten Halbleiterschalters des ersten Phasenmoduls,
- Öffnen des zweiten Halbleiterschalters des zweiten Phasenmoduls,
- Schliessen des zweiten Halbleiterschalters des ersten Phasenmoduls ,
- Schliessen des ersten Halbleiterschalters des zweiten Phasenmoduls,
- Aufladen des weiteren Energiespeichers des ersten Phasenmoduls und des weiteren Energiespeichers des zweiten Phasenmoduls.

Dieses Verfahren ermöglicht es den weiteren Energiespeicher des ersten Phasenmoduls und den weiteren Energiespeicher des zweiten Phasenmoduls mittels des Gleichspannungszwischenkreises zu Laden beziehungsweise die Ladung im weiteren Energiespeicher des ersten Phasenmoduls und des weiteren Energiespeichers des zweiten Phasenmoduls zu erhalten. Beispielsweise kann der Gleichspannungszwischenkreis wie oben beschrieben geladen werden oder, falls die Ladung im Gleichspannungszwischenkreis nur aufrecht zu halten ist, kann dies über den Gleichrichter des Umrichters erzielt werden.

Weitere bevorzugte Ausführungsformen der Erfindung sind in den weiteren abhängigen Patentansprüchen angegeben und ergeben sich aus der Beschreibung bevorzugten Ausführungsformen.

Bevorzugte Ausführungsformen der vorliegenden Erfindung werden in exemplarischer Weise mit Bezug auf die angehängten Zeichnungen beschrieben. Diese bevorzugten Ausführungsformen der Erfindung stellen nicht einschränkende Beispiele der Erfindung dar.

Die Zeichnung zeigt rein schematisch

Fig. 1 einen Umrichter, welcher einerseits an ein Versorgungsnetz angeschlossen ist und andererseits an eine Last, wobei weiter eine Energieversorgung an den Umrichter angeschlossen ist;

Fig. 2 eine Detailansicht des Umrichters aus Fig 1; und

Fig. 3 ein Phasenmodul des Umrichters.

FIG. 1 zeigt einen Umrichter 10. Dieser weist netzseitig einen bekannten Gleichrichter 12 auf, der beispielhaft als Diodengleichrichter ausgebildet ist. Der gezeigte Gleichrichter 12 ist als 24-Puls-Gleichrichter ausgeführt. Andere Ausführungen sind ebenfalls möglich. Der Gleichrichter 12 ist über einen Transformator 13 und einen Schalter mit dem Versorgungsnetz 15 verbunden. Das Versorgungsnetz kann beispielsweise ein Mittelspannungsversorgungsnetz sein und weist beispielsweise eine Spannung zwischen 1 kV und 30 kV, bevorzugt zwischen 5 kV und 10 kV auf und ist dreiphasig ausgeführt. Gleichspannungsseitig ist der Gleichrichter 12 mit einem Gleichspannungszwischenkreis 14 verbunden.

Wie in Fig. 1 und Fig. 2 gezeigt, weist der Gleichspannungszwischenkreis 14 einen positiven Potentialanschluss $+V_{DC}$ und einen negative Potentialanschluss $-V_{DC}$ auf. Im Gleichspannungszwischenkreis 14 sind zwischen dem positiven Potentialanschluss $+V_{DC}$ und dem negativen Potentialanschluss $-V_{DC}$ ein erster Energiespeicher 16 und ein zweiter Energiespeicher 18 in Serie zueinander angeordnet. Der Mittelpunkt zwischen dem ersten Energiespeicher 16 und dem zweiten Energiespeicher 18 bildet einen Mittelpunktanschluss NP.

Typischerweise sind der erste Energiespeicher 16 und der zweite Energiespeicher 18 je durch einen Kondensator oder durch mehrere Kondensatoren ausgebildet.

An den Gleichspannungszwischenkreis 14 ist ein Wechselrichter 22 angeschlossen, welcher durch den Gleichspannungszwischenkreis 14 gespeist wird. Der gezeigte Wechselrichter 22 ist dreiphasig ausgebildet, könnte jedoch auch zweiphasig oder mehr als dreiphasig ausgebildet sein. Für jede Phase u,v,w weist der Wechselrichter 22 ein Phasenmodul 24, 26, 28 auf, welches eingangsseitig mit dem Gleichspannungszwischenkreis 14 verbunden ist und ausgangsseitig einen Phasenleiter Lu, Lv, Lw aufweist, der schaltbar zumindest mit dem

positiven Potentialanschluss $+V_{DC}$, dem Mittelpunktsanschluss NP oder dem negativen Potentialanschluss $-V_{DC}$ verbindbar ist.

Wie Fig. 3 im Detail zeigt und auch aus Fig. 2 hervorgeht, weist jedes Phasenmodul 24, 26, 28 sechs in Serie geschaltete bidirektionale Halbleiterschalter 31, 32, 33, 34, 35, 36 mit gesteuerter unidirektionaler Stromführungsrichtung auf, welche folglich an fünf Sternpunkten 41, 42, 43, 44, 45 miteinander verbunden sind.

Der dritte Halbleiterschalter 33 ist einerseits mit dem positiven Spannungspotential $+V_{DC}$ und dem vierten Sternpunkt 44 verbunden. Der zweite Halbleiterschalter 32 ist einerseits mit dem vierten Sternpunkt 44 und andererseits mit dem zweiten Sternpunkt 42 verbunden. Der fünfte Halbleiterschalter 35 ist einerseits mit dem zweiten Sternpunkt 42 und andererseits mit dem ersten Sternpunkt 41 verbunden. Der sechste Halbleiterschalter 36 ist einerseits mit dem ersten Sternpunkt 41 und andererseits mit dem fünften Sternpunkt 45 verbunden. Der erste Halbleiterschalter 31 ist einerseits mit dem fünften Sternpunkt 45 und andererseits mit dem dritten Sternpunkt 43 verbunden. Der vierte Halbleiterschalter 34 ist einerseits mit dem dritten Sternpunkt 43 und andererseits mit dem negativen Potentialanschluss $-V_{DC}$ verbunden.

Der fünfte bidirektionale Halbleiterschalter 35 mit gesteuerter unidirektionaler Stromführungsrichtung weist eine erste Diode 35' auf. Diese kann beispielsweise antiparallel zu einem IGBT ausgeführt oder durch eine in einen Halbleiterschalter integrierte Diode ausgebildet sein.

Der sechste bidirektionale Halbleiterschalter 36 mit gesteuerter unidirektionaler Stromführungsrichtung weist eine zweite Diode 36' auf. Diese kann beispielsweise antiparallel zu einem IGBT ausgeführt oder durch eine in einen Halbleiterschalter integrierte Diode ausgebildet sein.

Weiter weist jedes Phasenmodul 24, 26, 28 zwischen dem zweiten Sternpunkt 42 und dem fünften Sternpunkt 45 einen weiteren Energiespeicher 50 auf. Weiter ist der vierte Sternpunkt 44 über einen siebten bidirektionale Halbleiterschalter 37 mit gesteuerter unidirektionaler Stromführungsrichtung in Richtung zum Mittelpunktschlusses NP hin mit dem Mittelpunktschlusses NP verbunden. Der Mittelpunktschlusses NP ist über einen achten bidirektionale Halbleiterschalter 38 mit gesteuerter unidirektionaler Stromführungsrichtung in Richtung zum dritten Sternpunktes 43 hin mit dem dritten Sternpunkt 43 verbunden.

Weiter ist der erste Sternpunkt 41 des Phasenmoduls 24 zur Phase u mit dem zugehörigen Phasenleiter Lu, der erste Sternpunkt 41 des Phasenmoduls 26 zur Phase v mit dem

zugehörigen Phasenleiter L_v und der erste Sternpunkt 41 des Phasenmoduls 28 zur Phase w mit dem Phasenleiter L_w verbunden.

Wie in Fig. 1 und 2 gezeigt, weist der Umrichter 10 erfindungsgemäss eine Energieversorgung 60 auf, welche zwischen dem Mittelpunktanschluss NP und einem der Phasenleiter L_u , L_v , L_w angeordnet ist, beispielsweise dem Phasenleiter L_u . Im Verbindungsleiter zwischen dem Mittelpunktanschluss NP und der Energieversorgung 60 ist ein Schalter 62 angeordnet, welcher jedoch auch zwischen der Energieversorgung 60 und dem Phasenleiter L_u sein könnte. Beispielsweise kann der Schalter 62 durch ein Hochspannungsrelais ausgebildet sein. Im vorliegenden Beispiel ist die Energieversorgung 60 durch einen auf der Primärseite dreiphasig ausgebildeten Transformator ausgebildet, der sekundärseitig einphasig ist. Alternativ kann jede beliebige Wechselspannungsquelle verwendet werden, wie zum Beispiel ein Niederspannungsumrichter. Die Energiequelle 60 kann beispielsweise durch ein Niederspannungsnetz gespeist werden, welches typischerweise eine Spannung bis zu 1000 V aufweist, insbesondere zwischen 380 V und 690 V.

Wie in Fig. 1 gezeigt, kann am Ausgang des Wechselrichters 22 ein bekanntes Filter 64 vorhanden sein. Ausgangsseitig ist am Wechselrichter 22 beziehungsweise, falls ein Filter 64 vorhanden ist, am Filter 64 eine elektrische Last 66, insbesondere eine elektrische Maschine angeschlossen.

Die genannten bidirektionalen Halbleiterschalter mit gesteuerter unidirektionaler Stromführungsrichtung sind jeweils durch einen IGBT mit antiparalleler Diode ausgeführt. Anstelle dieser Ausführung kann ein bidirektionaler Halbleiterschalter mit gesteuerter unidirektionaler Stromführungsrichtung auch wie folgt ausgebildet sein, beispielsweise ein IGCT mit antiparalleler Diode.

Die Durchlassrichtung der Dioden des ersten Halbleiterschalters 31, des zweiten Halbleiterschalters 32, des dritten Halbleiterschalters 33, des vierten Halbleiterschalters 34, des fünften Halbleiterschalters 35 und des sechsten Halbleiterschalters 36 jedes Phasenmoduls 24, 26, 28 ist jeweils zum positiven Spannungspotential $+V_{DC}$ hin, die Durchlassrichtung der Diode des siebten Halbleiterschalters 37 ist zum vierten Sternpunkt 44 hin und die Durchlassrichtung der Diode des achten Halbleiterschalters 38 ist vom dritten Sternpunkt 43 weg gerichtet.

Der erfindungsgemässe Umrichter 10 wird wie folgt betrieben.

Um den zunächst entladenen ersten Energiespeicher 16 und den ebenfalls zunächst entladenen zweiten Energiespeicher 18 zu laden, wird prinzipiell nur dasjenige Phasenmodul benötigt, welches über den Phasenleiter direkt mit der Energieversorgung 60 verbunden ist. Prinzipiell könnte die Energieversorgung 60 mit dem Phasenleiter L_u , dem Phasenleiter L_v

oder dem Phasenleiter Lw verbunden sein. Im vorliegenden Ausführungsbeispiel wurde der Phasenleiter Lu und das Phasenmodul 24 gewählt. Ebenso wird nur dieses Phasenmodul 24 benötigt, um den weiteren Energiespeicher 50 zu laden. Die folgenden Ausführungen beziehen sich, sofern nichts anderes gesagt, nur auf das Phasenmodul 24, welches den Phasenleiter Lu aufweist und mit der Energieversorgung 60 direkt verbunden ist. Die weiteren Phasenmodule 26, 28 sind folglich zunächst optional.

Um den ersten Energiespeicher 16 und den zweiten Energiespeicher 18 zu laden werden zunächst alle Halbleiterschalter 31, 32, 33, 34, 35, 36, 37, 38 geöffnet, sodass im Phasenmodul 24 kein Strom fließen kann. Weiter wird der Schalter 62 geschlossen. Folglich kann ein Strom von der Energieversorgung 60 über den Phasenleiter Lu zum ersten Sternpunkt 41 fließen und über den fünften Halbleiterschalter 35, den zweiten Halbleiterschalter 32 und den dritten Halbleiterschalter 33 zum ersten Energiespeicher 16. Weiter fließt der Strom durch den ersten Energiespeicher 16 zurück zur Energieversorgung 60, wodurch der erste Energiespeicher 16 geladen wird. Weiter kann ein Strom von der Energieversorgung 60 durch den zweiten Energiespeicher 18, den vierten Halbleiterschalter 34, den ersten Halbleiterschalter 31 und den sechsten Halbleiterschalter 36 zum ersten Sternpunkt 41 und von dort über den Phasenleiter Lu zurück zur Energieversorgung 60 fließen, wodurch der zweite Energiespeicher 18 geladen wird. Folglich kann der erste Energiespeicher 16 und der zweite Energiespeicher 18 effizient mittels der zwischen dem Mittelpunktanschluss NP und dem Phasenleiter Lu angeschlossenen Energieversorgung 60 geladen werden. Vorteilhaft erweist sich, dass durch die Energieversorgung 60 zwischen dem Mittelpunktanschluss NP und dem Phasenleiter Lu eine Wechselspannung anliegt.

Erfindungswesentlich bei der obigen Schaltung sind folglich die in den Halbleiterschaltern enthaltenen Dioden, insbesondere ist es wesentlich, dass zumindest eine erste Diode 35' zwischen dem Phasenleiter Lu und dem positiven Potentialanschluss $+V_{DC}$ derart angeordnet ist, dass ein Strom vom Phasenleiter Lu über die erste Diode 35' zum positiven Potentialanschluss $+V_{DC}$ fließen kann. Weiter ist es wesentlich, dass zumindest eine zweite Diode 36' zwischen dem negativen Potentialanschluss $-V_{DC}$ und dem Phasenleiter Lu derart angeordnet ist, dass ein Strom vom negativen Potentialanschluss $-V_{DC}$ zum Phasenleiter Lu fließen kann. Die erste Diode 35' beziehungsweise deren Funktionalität kann beispielsweise durch den fünften Halbleiterschalter 35 und die zweite Diode 36' beziehungsweise deren Funktionalität kann beispielsweise durch den sechsten Halbleiterschalter 36 bereitgestellt werden. Anstelle einer Diode können auch mehrere Dioden in Serie zueinander und in derselben Durchgangsrichtung zueinander angeordnet werden.

Um den weiteren Energiespeicher 50 mittels der Energieversorgung 60 zu laden, wird der erste Halbleiterschalter 31 und/oder der zweite Halbleiterschalter 32 geschlossen. Bevorzugt wird der erste Halbleiterschalter 31 und/oder der zweite Halbleiterschalter 32 geschlossen

bevor der Schalter 62 geschlossen wird, sodass beim Aufladen des ersten Energiespeichers 16, des zweiten Energiespeichers 18 und des weiteren Energiespeichers 50 die jeweiligen Spannungen miteinander ansteigen. Sobald die gewünschte Spannung im weiteren Energiespeicher 50 erreicht ist, wird der erste Halbleiterschalter 31 und der zweiten Halbleiterschalter 32 geöffnet. Falls gewünscht, was typischerweise der Fall ist, kann die Spannung im ersten Energiespeicher 16 und im zweiten Energiespeicher 18 wie oben beschrieben weiter erhöht werden.

Falls der erste Halbleiterschalter 31 geschlossen ist, kann ein Strom von der Energieversorgung 60 über den ersten Sternpunkt 41 zum zweiten Sternpunkt 42 fließen. Vom zweiten Sternpunkt 42 fließt der Strom über den weiteren Energiespeicher 50 und den ersten Halbleiterschalter 31 zum dritten Sternpunkt 43 und zurück über den Mittelpunktanschluss NP zur Energieversorgung 60. Zwischen dem dritten Sternpunkt 43 und dem Mittelpunktanschluss NP ist eine dritte Diode 38' angeordnet, die beispielsweise durch den achten Halbleiterschalter 38 realisiert sein kann. Die Durchlassrichtung der dritten Diode 38' ist derart gewählt, dass der Strom vom dritten Sternpunkt 43 zum Mittelpunktanschluss NP fließen kann.

Falls der zweite Halbleiterschalter 32 geschlossen ist, kann ein Strom von der Energieversorgung 60 über den vierten Sternpunkt 44 und durch den geschlossenen zweiten Halbleiterschalter 32 zum zweiten Sternpunkt 42 fließen. Weiter fließt der Strom vom zweiten Sternpunkt 42 über den weiteren Energiespeicher 50 zum fünften Sternpunkt 45 und weiter über den ersten Sternpunkt 41 zur Energieversorgung 60 zurück. Zwischen dem vierten Sternpunkt 44 und dem Mittelpunktanschluss NP ist eine vierte Diode 37' angeordnet, die beispielsweise durch den sieben Halbleiterschalter 37 realisiert sein kann. Die Durchlassrichtung der vierten Diode 37' ist derart gewählt, dass der Strom vom Mittelpunktanschluss NP zum vierten Sternpunkt 44 fließen kann.

Folglich wird der weitere Energiespeicher 50 geladen.

Der erste Halbleiterschalter 31 und der zweite Halbleiterschalter 32 werden geöffnet sobald der weitere Energiespeicher 50 die gewünschte Spannung erreicht hat. Weiter wird der Schalter 62 geöffnet, sobald der erste Energiespeicher 16 und der zweite Energiespeicher 18 die gewünschten Spannungen erreicht haben.

Typischerweise weist, wie in Fig. 2 gezeigt, der Umrichter neben dem Phasenmodul 24 für die Phase u weitere Phasenmodule 26, 28 für die Phasen v, w auf, wobei diese gleich zum oben beschriebenen Phasenmodul 24 für die Phase u ausgebildet sind und somit insbesondere weitere Energiespeicher 50 aufweisen. Die weiteren Energiespeicher 50 der weiteren Phasenmodule 26, 28 werden gleichzeitig wie der weitere Energiespeicher 50 des

Phasenmoduls 24 geladen. Der Ladevorgang der weiteren Energiespeicher 50 der Phasenmodule 24, 26, 28 findet gleichzeitig statt.

Der weitere Energiespeicher 50 des Phasenmoduls 26 zur Phase v wird wie folgt geladen.

Um den weiteren Energiespeicher 50 des Phasenmoduls 26 zur Phase v zu laden, werden im Phasenmodul 26 der dritte Halbeitersteller 33, der zweite Halbleitersteller 32, der erste Halbleitersteller 31 und der vierte Halbeitersteller 34 geschlossen. Folglich ist im Phasenmodul 26 ein Strompfad vom positiven Potentialanschluss $+V_{DC}$ durch den dritten Halbleitersteller 33, den zweiten Halbeitersteller 32, den weiteren Energiespeicher 50, den ersten Halbleitersteller 31 und den vierten Halbleitersteller 34 ausgebildet und der weitere Energiespeicher 50 wird parallel zum Gleichspannungszwischenkreis 14 geladen. Sobald der weitere Energiespeicher 50 geladen ist, wird zumindest einer und bevorzugt alle Halbeitersteller 31, 32, 33, 34, die vorhin geschlossen wurden, wieder geöffnet.

Falls der Umrichter weitere Phasenmodule, insbesondere das Phasenmodul 28 zur Phase w aufweist, wird der weitere Energiespeicher 50 in dem bzw. den jeweiligen Phasenmodulen analog und gleichzeitig zum weiteren Energiespeicher 50 im Phasenmodul 26 zur Phase v aufgeladen.

Im Weiteren wird beschrieben, wie eine Ladungserhaltung des ersten Energiespeichers 16 und des zweiten Energiespeichers 18 des Gleichspannungszwischenkreises 14 wie auch der weiteren Energiespeicher 50 in den Phasenmodulen 24, 26, 28 erfolgt.

Die Ladung des ersten Energiespeichers 16 und des zweiten Energiespeichers 18 des Gleichspannungszwischenkreises 14 wird typischerweise mittels des Gleichrichters 12 aufrecht erhalten, könnte aber auch wie oben beschreiben mit der Energieversorgung 60 aufgeladen beziehungsweise aufrecht erhalten werden. Es wird wiederum davon ausgegangen, dass alle Halbleitersteller zunächst geöffnet sind.

Bei geöffnetem Schalter 62, werden in einem ersten Phasenmodul 24' und einem zweiten Phasenmodul 26' der Phasenmodule 24, 26, 28 des Umrichters 10 folgende Halbeitersteller geschlossen. Im ersten Phasenmodul 24', beispielsweise im Phasenmodul 24 zur Phase u, wird der dritte Halbeitersteller 33 und der zweite Halbeitersteller 32 geschlossen, wobei die weiteren Halbleitersteller des ersten Phasenmoduls 24' geöffnet bleiben. Im zweiten Phasenmodul 26', beispielsweise im Phasenmodul 26 zur Phase v, wird der erste Halbleitersteller 31 und der vierte Halbeitersteller 34 geschlossen, wobei die weiteren Halbleitersteller des zweiten Phasenmoduls 26' geöffnet bleiben. Weiter wird im Folgenden davon ausgegangen, dass der Phasenleiter L_u mit dem Phasenleiter L_v verbunden ist, beispielsweise über eine Induktivität einer elektrischen Maschine 66 oder auch durch einen geeigneten Strompfad in einem allenfalls vorhandenen Filter 64. Folglich ist der folgende Strompfad ausgebildet. Vom positiven Potentialanschluss $+V_{DC}$ führt der

Strompfad im ersten Phasenmodul 24' über den dritten Halbleiterschalter 33 und den zweiten Halbleiterschalter 32 über den weiteren Energiespeicher 50 zum fünften Sternpunkt 45 und über die zweite Diode 36' zum Phasenleiter Lu. Über den Phasenleiter Lu und den Phasenleiter Lv führt der Strompfad zum zweiten Phasenmodul 26'. Im zweiten Phasenmodul 26' führt der Strompfad vom ersten Sternpunkt 41 über die erste Diode 35' zum zweiten Sternpunkt 42 und von diesem über den weiteren Energiespeicher 50, den ersten Halbleiterschalter 31 und den vierten Halbleiterschalter 34 zum negativen Potentialanschluss $-V_{DC}$. Folglich kann durch den beschriebenen Strompfad ein Strom durch den weiteren Energiespeicher 50 des ersten Phasenmoduls 24' wie auch durch den weiteren Energiespeicher 50 des zweiten Phasenmoduls 26' fließen, wodurch diese geladen werden. Sobald die weiteren Energiespeicher 50 des ersten Phasenmoduls 24' und des zweiten Phasenmoduls 26' die gewünschte Spannung erreicht haben, wird der Strompfad geöffnet.

Auf analoge Weise können auch die weiteren Energiespeicher 50 des Phasenmoduls 26 zur Phase v und des Phasenmoduls 28 zur Phase w aufgeladen werden. Ebenso können die weiteren Energiespeicher 50 des Phasenmoduls 28 zur Phase w und des Phasenmoduls 24 zur Phase u aufgeladen werden.

In einer weiteren Ausführungsform der Erfindung ist der Gleichrichter anstelle durch den oben beschriebenen Diodengleichrichter durch einen aktiven Gleichrichter ausgebildet. Dieser weist beispielsweise für jede Phase ein Phasenmodul auf, wie es in Fig. 3 gezeigt ist. Die Phasenleiter der Phasenmodule werden mit an den in Fig. 1 gezeigten Transformator 13 angeschlossen. Gleichspannungsseitig, werden die Phasenmodule an den Gleichspannungszwischenkreis 14 angeschlossen. Der Ladevorgang für das Aufladen der weiteren Energiespeicher 50 in den Phasenmodulen des aktiven Gleichrichters erfolgt analog zum Aufladen des weiteren Energiespeichers 50 im Phasenmodul 26 für die Phase v.

Bezugszeichenliste

- 10 Umrichter
- 12 Gleichrichter
- 13 Transformator
- 14 Gleichspannungszwischenkreis
- 15 Versorgungsnetz
- 16 erster Energiespeicher
- 18 zweiter Energiespeicher
- 22 Wechselrichter
- 24 Phasenmodul für die Phase u
- 24' erstes Phasenmodul
- 26 Phasenmodul für die Phase v
- 26' zweites Phasenmodul
- 28 Phasenmodul für die Phase w
- 31 erster Halbleiterschalter
- 32 zweiter Halbleiterschalter
- 33 dritter Halbleiterschalter
- 34 vierter Halbleiterschalter
- 35 fünfter Halbleiterschalter
- 35' erste Diode
- 36 sechster Halbleiterschalter
- 36' zweite Diode
- 37 siebter Halbleiterschalter
- 37' vierte Diode
- 38 achte Halbleiterschalter

- 38' dritte Diode
- 41 erster Sternpunkt
- 42 zweiter Sternpunkt
- 43 dritter Sternpunkt
- 44 vierter Sternpunkt
- 45 fünfter Sternpunkt
- 50 weiterer Energiespeicher
- 60 Energieversorgung
- 62 Schalter
- 64 Filter
- 66 Last
- +V_{DC} positiver Potentialanschluss
- V_{DC} negativer Potentialanschluss
- NP Mittelpunktanschluss
- u, v, w Phasen
- Lu Phasenleiter zur Phase u
- Lv Phasenleiter zur Phase v
- Lw Phasenleiter zur Phase w

Patentansprüche

1. Umrichter mit einem Gleichspannungszwischenkreis (14) und zumindest einem mit dem Gleichspannungszwischenkreis (14) elektrisch verbundenen Phasenmodul (24) mit einem davon abgehenden Phasenleiter (Lu),
wobei der Gleichspannungszwischenkreis (14) einen positiven Potentialanschluss ($+V_{DC}$), einen negativen Potentialanschluss ($-V_{DC}$) und einen Mittelpunktanschluss (NP) aufweist und zwischen dem positiven Potentialanschluss ($+V_{DC}$) und dem Mittelpunktanschluss (NP) ein erster Energiespeicher (16) und zwischen dem Mittelpunktanschluss (NP) und dem negativen Potentialanschluss ($-V_{DC}$) ein zweiter Energiespeicher (18) angeschlossen ist,
wobei der Phasenleiter (Lu) über eine erste Diode (35') mit dem positiven Potentialanschluss ($+V_{DC}$), und über eine zweite Diode (36') mit dem negativen Potentialanschluss ($-V_{DC}$) verbunden ist, dadurch gekennzeichnet, dass der Umrichter weiter eine Energieversorgung (60) zum Aufladen des ersten Energiespeichers (16) und des zweiten Energiespeichers (18) aufweist, welche Energieversorgung (60) einerseits mit dem Mittelpunktanschluss (NP) und andererseits mit dem Phasenleiter (Lu) über einen Schalter (62) verbunden ist.
2. Umrichter nach Anspruch 1, dadurch gekennzeichnet, dass die Energieversorgung (60) ein Transformator ist, auf seiner sekundären Seite einphasig ausgebildet ist und auf seiner primären Seite mit einem Versorgungsnetz verbindbar ist.
3. Umrichter nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass in einem ersten Stromkreis der erste Energiespeicher (16) über den Mittelpunktanschluss (NP) mit der Energieversorgung (60), diese über den Phasenleiter (Lu) mit der ersten Diode (35') und diese erste Diode (35') mit dem positiven Potentialanschluss ($+V_{DC}$) in Serie verbunden sind, und dass in einem zweiten Stromkreis der zweite Energiespeicher (18) über den negativen Potentialanschluss ($-V_{DC}$) mit der zweiten Diode (36') und

diese zweite Diode (36') über den Phasenleiter (Lu) mit der Energieversorgung (60) in Serie verbunden sind.

4. Umrichter nach einem der Ansprüche 1 bis 3, dadurch gekennzeichnet, dass die erste Diode (35') durch einen bidirektionalen Halbleiterschalter (35) mit gesteuerter unidirektionaler Stromführungsrichtung ausgebildet ist, und/oder die zweite Diode (36') durch einen bidirektionalen Halbleiterschalter (36) mit gesteuerter unidirektionaler Stromführungsrichtung ausgebildet ist.
5. Umrichter nach einem der Ansprüche 1 bis 4, dadurch gekennzeichnet, dass das zumindest eine Phasenmodul (24) einen dem Phasenmodul (24) zugeordnete, weiteren Energiespeicher (50) aufweist, welcher einerseits über einen zweiten, bidirektionalen Halbleiterschalter (32) mit gesteuerter unidirektionaler Stromführungsrichtung mit dem Mittelpunktanschluss (NP) und über die erste Diode (35') mit dem Phasenleiter (Lu) verbunden ist und andererseits über einen ersten, bidirektionalen Halbleiterschalter (31) mit gesteuerter unidirektionaler Stromführungsrichtung mit dem Mittelpunktanschluss (NP) und über die zweite Diode (36') mit dem Phasenleiter (Lu) verbunden ist.
6. Umrichter nach Anspruch 5, dadurch gekennzeichnet, dass der dem Phasenmodul (24) zugeordnete, weitere Energiespeicher (50) in einem dritten Stromkreis in Serie mit dem ersten, bidirektionalen Halbleiterschalter (31), der Energieversorgung (60) und der ersten Diode (35') angeschlossen ist, und dass in einem vierten Stromkreis der weitere Energiespeicher (50) in Serie mit der zweiten Diode (36'), der Energieversorgung (60) und dem zweiten, bidirektionalen Halbleiterschalter (32) angeschlossen ist.
7. Verfahren zum Betreiben eines Umrichters, insbesondere nach einem der Ansprüche 1 bis 6, mit einem Gleichspannungszwischenkreis (14) und einem mit dem Gleichspannungszwischenkreis (14) elektrisch verbundenen Phasenmodul (24) mit einem davon abgehenden Phasenleiter (Lu), wobei der Gleichspannungszwischenkreis (14) zumindest einen positiven

Potentialanschluss ($+V_{DC}$), einen negative Potentialanschluss ($-V_{DC}$) und einen Mittelpunktanschluss (NP) aufweist und zwischen dem positiven Potentialanschluss ($+V_{DC}$) und dem Mittelpunktanschluss (NP) ein ersten Energiespeicher (14) und zwischen dem Mittelpunktanschluss (NP) und dem negativen Potentialanschluss ($-V_{DC}$) einen zweiten Energiespeicher (18) aufweist, wobei der Phasenleiter (Lu) über eine erste Diode (35') mit dem positiven Potentialanschluss ($+V_{DC}$), und über eine zweite Diode (36') mit dem negativen Potentialanschluss ($-V_{DC}$) verbunden ist, dadurch gekennzeichnet, dass der Umrichter weiter eine Energieversorgung (60) aufweist, welche einerseits mit dem Mittelpunktanschluss (NP) und andererseits mit dem Phasenleiter (Lu) über einen Schalter (62) verbindbar ist, und dass das Verfahren folgende Schritte umfasst

- Beaufschlagen der Energieversorgung (60) mit einer Wechselspannung,
- Schliessen des Schalters (62),
- Aufladen des ersten Energiespeichers (16) mit einer ersten Halbwelle des Stroms der Energieversorgung (60) und
- Aufladen des zweiten Energiespeichers (18) mit einer zweiten Halbwelle des Stroms der Energieversorgung (60).

8. Verfahren nach Anspruch 7, dadurch gekennzeichnet, dass das Phasenmodul (24) einen dem Phasenmodul (24) zugehörigen weiteren Energiespeicher (50) aufweist, der einerseits über die erste Diode (35') mit dem Phasenleiter (Lu) und über einen zweiten Halbleiterschalter (32) mit gesteuert unidirektionaler Stromführungsrichtung mit dem Mittelpunktanschluss (NP) verbunden ist und andererseits über die zweite Diode (36') mit dem Phasenleiter (Lu) und über einen ersten Halbleiterschalter (31) mit gesteuert unidirektionaler Stromführungsrichtung mit dem Mittelpunktanschluss (NP) verbunden ist, wobei das Verfahren folgende weitere Schritte aufweist
- Schliessen zumindest eines des ersten Halbleiterschalters (31) und des zweiten Halbleiterschalters (32)

- Aufladen des zum Phasenmodul (24) zugehörigen weiteren Energiespeichers (50) mittels der Energieversorgung (60).
9. Verfahren nach Anspruch 8, dadurch gekennzeichnet, dass das Aufladen des zum Phasenmodul (24) zugehörigen weiteren Energiespeichers (50) parallel zum Aufladen des ersten Energiespeichers (16) und des zweiten Energiespeichers (18) erfolgt.
10. Verfahren nach Anspruch 8 oder 9, gekennzeichnet durch
- Schliessen des ersten Halbleiterschalters (31) und des zweiten Halbleiterschalters (32), und
 - Aufladen des zum Phasenmodul (24) zugehörigen weiteren Energiespeichers (50) mittels der positiven und negativen Halbwelle der Energieversorgung (60).
11. Verfahren nach einem der Ansprüche 7 bis 10, dadurch gekennzeichnet, dass das zumindest eine Phasenmodul (24) ein erstes Phasenmodul (24') ist und der Umrichter (10) ein zweites Phasenmodul (26') aufweist, wobei das zweite Phasenmodul (26') einen dem zweiten Phasenmodul (26') zugehörigen, weiteren Energiespeicher (50) aufweist, der einerseits über eine erste Diode (35') des zweiten Phasenmoduls (26') mit einem weiteren Phasenleiter (Lv) und über einen zweiten Halbleiterschalter (32) mit gesteuert unidirektionaler Stromführungsrichtung des zweiten Phasenmoduls (26') mit dem positiven Potentialanschluss (+V_{DC}) verbunden ist und andererseits über eine zweite Diode (36') des zweiten Phasenmoduls (26') mit dem weiteren Phasenleiter (Lv) und über einen ersten Halbleiterschalter (31) mit gesteuert unidirektionaler Stromführungsrichtung des zweiten Phasenmoduls (26') mit dem negativen Potentialanschluss (-V_{DC}) verbunden ist, wobei das Verfahren folgende weitere Schritte aufweist
- Schliessen des ersten Halbleiterschalters (31) des zweiten Phasenmoduls (26') und des zweiten Halbleiterschalters (32) des zweiten Phasenmoduls (26')
 - Aufladen des zum zweiten Phasenmodul (26') zugehörigen weiteren Energiespeichers (50).

12. Verfahren nach Anspruch 11, dadurch gekennzeichnet, dass das Aufladen des zum zweiten Phasenmodul (26') zugehörigen weiteren Energiespeichers (50) parallel zum Aufladen des ersten Energiespeichers (16) und des zweiten Energiespeichers (18) erfolgt.
13. Verfahren nach Anspruch 11 oder 12 gekennzeichnet durch,
- Verbinden des ersten Phasenleiters (Lu) mit dem zweiten Phasenleiter (Lv, Lw),
 - Öffnen des ersten Halbleiterschalters (31) des ersten Phasenmoduls (24'),
 - Öffnen des zweiten Halbleiterschalters (32) des zweiten Phasenmoduls (26'),
 - Schlissen des zweiten Halbeiterschalters (32) des ersten Phasenmoduls (24'),
 - Schlissen des ersten Halbeiterschalters (31) des zweiten Phasenmoduls (26'),
 - Aufladen des weiteren Energiespeichers (50) des ersten Phasenmoduls (24') und des weiteren Energiespeichers (50) des zweiten Phasenmoduls (26').
14. Verfahren nach Anspruch 13, gekennzeichnet durch
- Verbinden des ersten Phasenleiters (Lu) mit dem zweiten Phasenleiter (Lv) über eine Induktion.

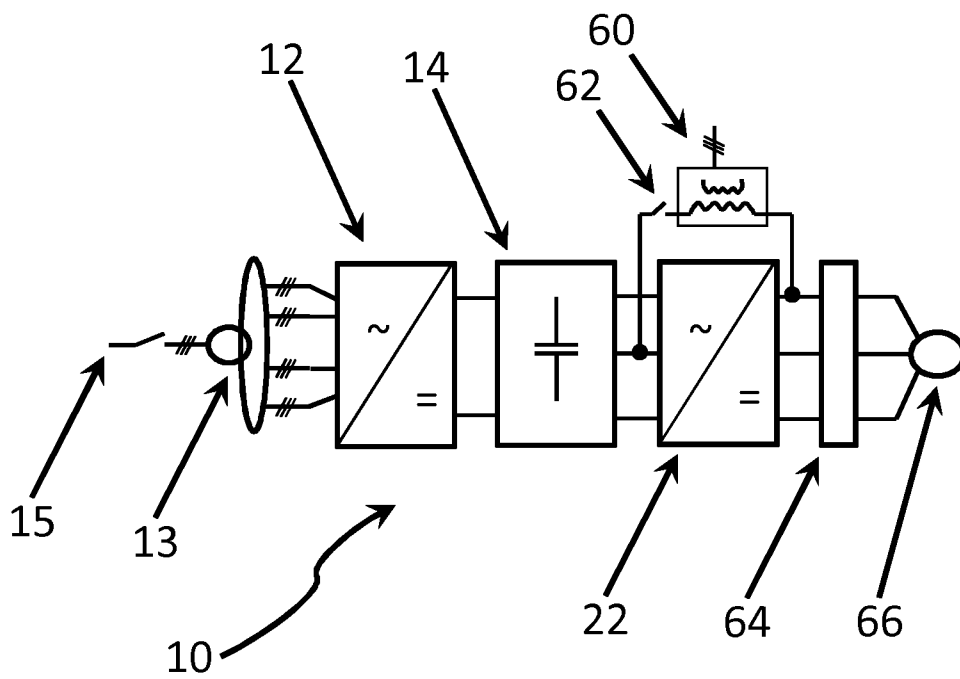


Fig. 1

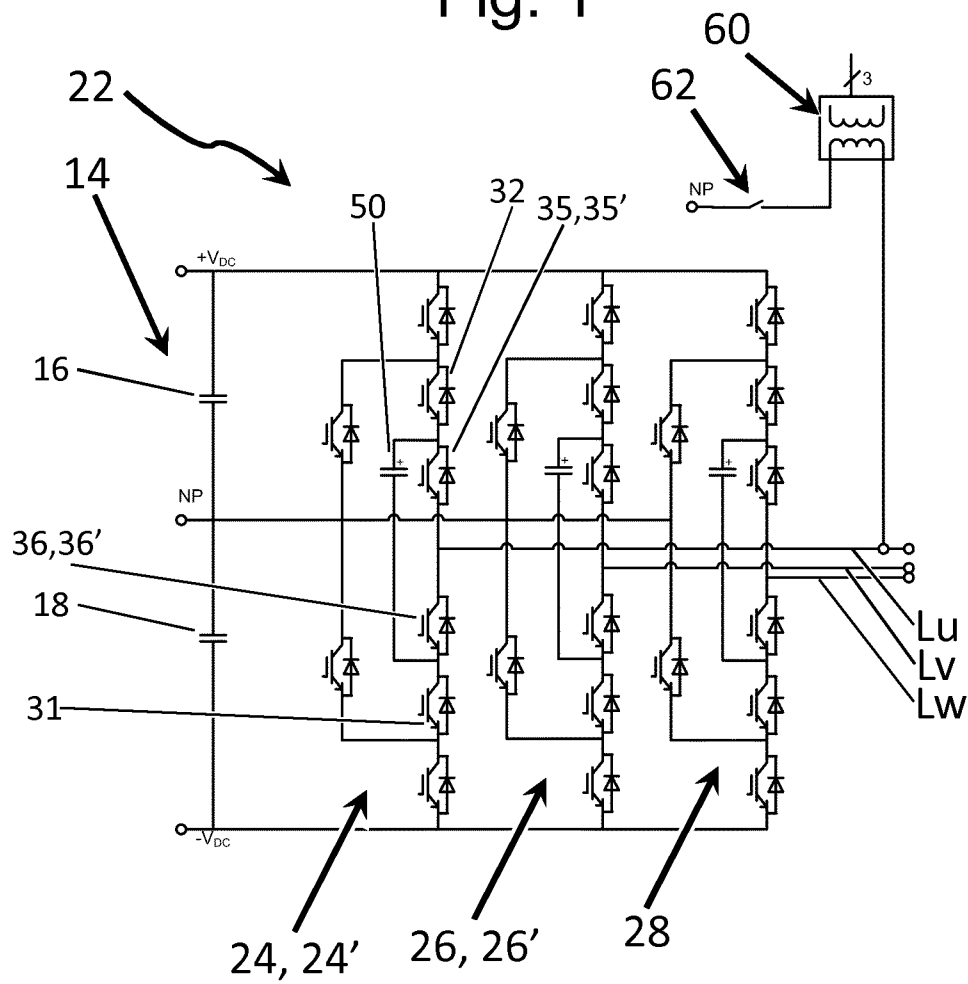


Fig. 2

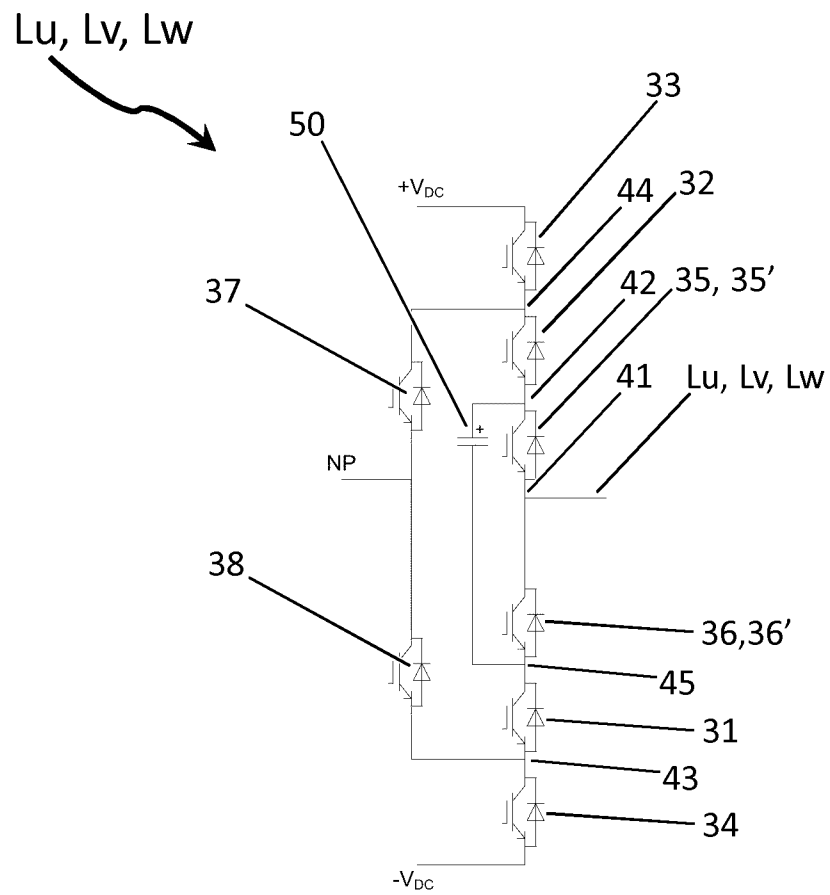


Fig. 3

INTERNATIONAL SEARCH REPORT

International application No

PCT/EP2013/073743

A. CLASSIFICATION OF SUBJECT MATTER
 INV. H02M1/36 H02M7/487
 ADD.

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
 H02M

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

EPO-Internal, WPI Data

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	JP 2011 109801 A (FUJI ELECTRIC SYSTEMS CO LTD) 2 June 2011 (2011-06-02)	1-4,7
Y	figure 1 abstract paragraph [0028] - paragraph [0030] -----	5,6,8-14
X	EP 2 184 843 A1 (DAIKIN IND LTD [JP]) 12 May 2010 (2010-05-12)	1-4,7
Y	figure 1 paragraph [0041] paragraph [0045] - paragraph [0046] paragraph [0050] paragraph [0066] - paragraph [0067] ----- -/-	5,6,8-14



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents :

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search

14 January 2014

Date of mailing of the international search report

22/01/2014

Name and mailing address of the ISA/

European Patent Office, P.B. 5818 Patentlaan 2
 NL - 2280 HV Rijswijk
 Tel. (+31-70) 340-2040,
 Fax: (+31-70) 340-3016

Authorized officer

Riehl, Philippe

INTERNATIONAL SEARCH REPORT

International application No
PCT/EP2013/073743

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	KUI WANG ET AL: "Self-precharge of floating capacitors in a five-level ANPC inverter", POWER ELECTRONICS AND MOTION CONTROL CONFERENCE (IPEMC), 2012 7TH INTERNATIONAL, IEEE, 2 June 2012 (2012-06-02), pages 1776-1780, XP032215956, DOI: 10.1109/IPEMC.2012.6259106 ISBN: 978-1-4577-2085-7 figure 1 -----	5,6
Y	SANG-GIL LEE ET AL: "The carrier-based PWM method for voltage balance of flying capacitor multilevel inverter", 32ND.ANNUAL IEEE POWER ELECTRONICS SPECIALISTS CONFERENCE. PESC 2001. CONFERENCE PROCEEDINGS. VANCOUVER, CANADA, JUNE 17 - 21, 2001; [ANNUAL POWER ELECTRONICS SPECIALISTS CONFERENCE], NEW YORK, NY : IEEE, US, vol. 1, 17 June 2001 (2001-06-17), pages 126-131, XP010559135, DOI: 10.1109/PESC.2001.954006 ISBN: 978-0-7803-7067-8 figure 1 -----	5,6,8-14

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/EP2013/073743

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
JP 2011109801	A	02-06-2011	NONE

EP 2184843	A1	12-05-2010	AU 2008292604 A1 05-03-2009
			CN 101796710 A 04-08-2010
			EP 2184843 A1 12-05-2010
			JP 4238935 B1 18-03-2009
			JP 2009077616 A 09-04-2009
			KR 20100033436 A 29-03-2010
			US 2011007531 A1 13-01-2011

A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES
 INV. H02M1/36 H02M7/487
 ADD.

Nach der Internationalen Patentklassifikation (IPC) oder nach der nationalen Klassifikation und der IPC

B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)
 H02M

Recherchierte, aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, WPI Data

C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	JP 2011 109801 A (FUJI ELECTRIC SYSTEMS CO LTD) 2. Juni 2011 (2011-06-02)	1-4,7
Y	Abbildung 1 Zusammenfassung Absatz [0028] - Absatz [0030] -----	5,6,8-14
X	EP 2 184 843 A1 (DAIKIN IND LTD [JP]) 12. Mai 2010 (2010-05-12)	1-4,7
Y	Abbildung 1 Absatz [0041] Absatz [0045] - Absatz [0046] Absatz [0050] Absatz [0066] - Absatz [0067] ----- -/-	5,6,8-14



Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen



Siehe Anhang Patentfamilie

* Besondere Kategorien von angegebenen Veröffentlichungen :

"A" Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist

"E" frühere Anmeldung oder Patent, die bzw. das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

"L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)

"O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

"P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

"T" Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

"X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

"Y" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

"&" Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

14. Januar 2014

Absendedatum des internationalen Recherchenberichts

22/01/2014

Name und Postanschrift der Internationalen Recherchenbehörde

Europäisches Patentamt, P.B. 5818 Patentlaan 2
 NL - 2280 HV Rijswijk
 Tel. (+31-70) 340-2040,
 Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Riehl, Philippe

C. (Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN		
Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
Y	KUI WANG ET AL: "Self-precharge of floating capacitors in a five-level ANPC inverter", POWER ELECTRONICS AND MOTION CONTROL CONFERENCE (IPEMC), 2012 7TH INTERNATIONAL, IEEE, 2. Juni 2012 (2012-06-02), Seiten 1776-1780, XP032215956, DOI: 10.1109/IPEMC.2012.6259106 ISBN: 978-1-4577-2085-7 Abbildung 1 -----	5,6
Y	SANG-GIL LEE ET AL: "The carrier-based PWM method for voltage balance of flying capacitor multilevel inverter", 32ND.ANNUAL IEEE POWER ELECTRONICS SPECIALISTS CONFERENCE. PESC 2001. CONFERENCE PROCEEDINGS. VANCOUVER, CANADA, JUNE 17 - 21, 2001; [ANNUAL POWER ELECTRONICS SPECIALISTS CONFERENCE], NEW YORK, NY : IEEE, US, Bd. 1, 17. Juni 2001 (2001-06-17), Seiten 126-131, XP010559135, DOI: 10.1109/PESC.2001.954006 ISBN: 978-0-7803-7067-8 Abbildung 1 -----	5,6,8-14

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationales Aktenzeichen

PCT/EP2013/073743

Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
JP 2011109801 A	02-06-2011	KEINE	

EP 2184843 A1	12-05-2010	AU 2008292604 A1	05-03-2009
		CN 101796710 A	04-08-2010
		EP 2184843 A1	12-05-2010
		JP 4238935 B1	18-03-2009
		JP 2009077616 A	09-04-2009
		KR 20100033436 A	29-03-2010
		US 2011007531 A1	13-01-2011
