

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 4 区分

【発行日】平成 23 年 2 月 10 日 (2011.2.10)

【公開番号】特開 2008-211963 (P2008-211963A)

【公開日】平成 20 年 9 月 11 日 (2008.9.11)

【年通号数】公開・登録公報 2008-036

【出願番号】特願 2007-327194 (P2007-327194)

【国際特許分類】

H 0 2 M 3/07 (2006.01)

G 0 9 G 3/36 (2006.01)

G 0 9 G 3/20 (2006.01)

G 0 2 F 1/133 (2006.01)

【 F I 】

H 0 2 M 3/07

G 0 9 G 3/36

G 0 9 G 3/20 6 1 1 A

G 0 9 G 3/20 6 1 2 D

G 0 9 G 3/20 6 1 2 U

G 0 2 F 1/133 5 0 5

【手続補正書】

【提出日】平成 22 年 12 月 16 日 (2010.12.16)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

昇圧した電圧を出力するための電源回路であって、  
第 1 の電圧を基準に第 2 の電圧を昇圧した昇圧電圧を生成する昇圧回路と、  
前記昇圧電圧の電位を制限するリミッタ回路とを含み、  
前記リミッタ回路が、  
前記昇圧電圧が所与のターゲット電圧になるように前記第 2 の電圧が供給される電源線  
に電荷を放電、又は該電源線から電荷を充電し、  
前記昇圧回路が、  
前記電源回路の出力負荷に応じて、昇圧能力を変更することを特徴とする電源回路。

【請求項 2】

請求項 1 において、  
前記出力負荷に対して前記昇圧能力が高いと判断されるときには、昇圧能力がより低く  
なるように該昇圧能力を変更し、  
前記出力負荷に対して前記昇圧能力が低いと判断されるときには、昇圧能力がより高く  
なるように該昇圧能力を変更することを特徴とする電源回路。

【請求項 3】

請求項 1 又は 2 において、  
前記昇圧回路が、  
前記出力負荷と、前記リミッタ回路が前記昇圧電圧の電位を制限したか否かを示すリミ  
ッタ動作情報とに基づいて、前記昇圧能力を変更することを特徴とする電源回路。

【請求項 4】

請求項 2 又は 3 において、  
前記昇圧回路が、  
前記リミッタ動作情報に基づいて更新される閾値と、前記出力負荷との比較結果に応じて、前記昇圧能力を変更することを特徴とする電源回路。

【請求項 5】

請求項 4 において、  
前記閾値が、  
所与の閾値電圧と前記昇圧電圧との比較結果に基づいて更新されることを特徴とする電源回路。

【請求項 6】

請求項 5 において、  
前記所与の閾値電圧と前記昇圧電圧とを比較するコンパレータと、  
前記コンパレータの出力結果のパルス幅又はパルス数をカウントするカウンタとを含み、  
前記閾値が、  
前記カウンタのカウント数に基づいて更新されることを特徴とする電源回路。

【請求項 7】

請求項 1 乃至 6 のいずれかにおいて、  
電気光学装置の複数のソース線の各ソース線の階調データに対応した駆動電圧が、前記昇圧電圧に基づいて生成される場合に、  
前記出力負荷が、  
前記複数のソース線の 1 走査ライン分の階調データの総和に基づいて評価されることを特徴とする電源回路。

【請求項 8】

請求項 1 乃至 7 のいずれかにおいて、  
前記昇圧回路が、  
第 1 のフライングコンデンサを用いたチャージポンプ動作により、前記昇圧電圧を生成するための第 1 のチャージポンプ回路と、  
前記第 1 のフライングコンデンサより容量値の大きい第 2 のフライングコンデンサを用いたチャージポンプ動作により、前記昇圧電圧を生成するための第 2 のチャージポンプ回路とを含み、  
前記昇圧回路の昇圧能力の変更に、前記第 1 のチャージポンプ回路により生成された昇圧電圧、前記第 2 のチャージポンプ回路により生成された昇圧電圧、又は前記第 1 及び第 2 のチャージポンプ回路により生成された昇圧電圧を出力することを特徴とする電源回路。

【請求項 9】

電気光学装置を駆動するための表示ドライバであって、  
請求項 1 乃至 8 のいずれか記載の電源回路と、  
前記電気光学装置を駆動するための駆動部とを含み、  
前記昇圧電圧に基づいて、前記駆動部の駆動電圧を生成することを特徴とする表示ドライバ。

【請求項 10】

請求項 9 において、  
前記駆動部が、  
前記昇圧電圧を用いて生成された、階調データに対応した駆動電圧により前記電気光学装置の複数のソース線を駆動することを特徴とする表示ドライバ。

【請求項 11】

複数のゲート線と、  
複数のソース線と、  
前記複数のゲート線を走査するゲートドライバと、

前記複数のソース線を駆動するソースドライバと、  
請求項 1 乃至 8 のいずれか記載の電源回路とを含み、  
前記ゲートドライバの走査電圧及び前記ソースドライバの駆動電圧のうち少なくとも 1 つが、前記昇圧電圧に基づいて生成されることを特徴とする電気光学装置。

【請求項 1 2】

複数のゲート線と、  
複数のソース線と、  
前記複数のゲート線を走査するゲートドライバと、  
前記複数のソース線を駆動する請求項 1 0 記載の表示ドライバとを含むことを特徴とする電気光学装置。

【請求項 1 3】

請求項 1 乃至 8 のいずれか記載の電源回路を含むことを特徴とする電子機器。

【請求項 1 4】

請求項 9 又は 1 0 記載の表示ドライバを含むことを特徴とする電子機器。

【請求項 1 5】

請求項 1 1 又は 1 2 記載の電気光学装置を含むことを特徴とする電子機器。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0 1 2 9

【補正方法】変更

【補正の内容】

【0 1 2 9】

ここで、パルスデータ P L S E T は、閾値データである。例えば、コンパレータ C M P 1 2 は、比較結果パルスに基づいて電圧 V O U T が所与の閾値電圧 ( $V_{TH} = 5.9 \text{ V}$ ) 以下となったことを示す比較結果信号、電圧 V O U T が所与の閾値電圧 ( $V_{TH} = 6.12 \text{ V}$ ) 以上となったことを示す比較結果信号を出力できる。そして、電圧 V O U T が所与の閾値電圧 ( $V_{TH} = 5.9$ ) 以下となったことを示す比較結果信号の (所与のレベルを維持する) 幅、パルス幅、又は該比較結果信号が所与のレベルを維持する期間を所与のクロック (例えばドットクロック又はピクセルクロック) を用いて検定した結果が、パルスデータ P C N T 1 として入力される。電圧 V O U T が所与の閾値電圧 ( $V_{TH} = 6.12 \text{ V}$ ) 以上となったことを示す比較結果信号の (所与のレベルを維持する) 幅、パルス幅、又は該比較結果信号が所与のレベルを維持する期間を所与のクロック (例えばドットクロック又はピクセルクロック) を用いて検定した結果が、パルスデータ P C N T 2 として入力される。パルスデータ P L S E T と、パルスデータ P C N T 1、P C N T 2 の各パルスデータとが比較処理される。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0 1 3 1

【補正方法】変更

【補正の内容】

【0 1 3 1】

昇圧能力が低すぎるとリミッタ回路 5 3 が動作しないため、パルスデータ P C N T 1 がパルスデータ P L S E T より小さいと判定されたとき、閾値電圧 ( $V_{TH} = 5.9 \text{ V}$ ) に対応する閾値 T H B をデクリメントする制御を行う。同様に、パルスデータ P C N T 2 がパルスデータ P L S E T より小さいと判定されたとき、閾値電圧 ( $V_{TH} = 6.12 \text{ V}$ ) に対応する閾値 T H A をデクリメントする制御を行う。