

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
【部門区分】第 7 部門第 3 区分
【発行日】平成 18 年 5 月 18 日 (2006.5.18)

【公開番号】特開 2000-278098 (P2000-278098A)
【公開日】平成 12 年 10 月 6 日 (2000.10.6)
【出願番号】特願 平 11-79329
【国際特許分類】

H 0 3 K 3/037 (2006.01)

【 F I 】

H 0 3 K 3/037 Z

【手続補正書】
【提出日】平成 18 年 3 月 23 日 (2006.3.23)
【手続補正 1】
【補正対象書類名】明細書
【補正対象項目名】0 0 0 7
【補正方法】変更
【補正の内容】
【 0 0 0 7 】

このレシオ回路では、駆動側 MOS トランジスタ 2 0 2 のコンダクタンスを負荷側 MOS トランジスタ 2 0 6 のそれよりも大きな値に設定している。これにより、上記のように両者がオン状態で電氣的に衝突したときは、ノード 2 1 0 には MOS トランジスタ 2 0 2 側の基準電圧（グランド電位）寄りの出力電圧が得られるようにしている。