

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成18年5月18日(2006.5.18)

【公開番号】特開2000-278098(P2000-278098A)

【公開日】平成12年10月6日(2000.10.6)

【出願番号】特願平11-79329

【国際特許分類】

**H 03K 3/037 (2006.01)**

【F I】

H 03K 3/037 Z

【手続補正書】

【提出日】平成18年3月23日(2006.3.23)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0007

【補正方法】変更

【補正の内容】

【0007】

このレシオ回路では、駆動側MOSトランジスタ202のコンダクタンスを負荷側MOSトランジスタ206のそれよりも大きな値に設定している。これにより、上記のように両者がオン状態で電気的に衝突したときは、ノード210にはMOSトランジスタ202側の基準電圧(グランド電位)寄りの出力電圧が得られるようにしている。