

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成20年5月29日(2008.5.29)

【公開番号】特開2006-11396(P2006-11396A)

【公開日】平成18年1月12日(2006.1.12)

【年通号数】公開・登録公報2006-002

【出願番号】特願2005-144038(P2005-144038)

【国際特許分類】

G 0 9 G 3/30 (2006.01)

G 0 9 G 3/20 (2006.01)

H 0 1 L 51/50 (2006.01)

【F I】

G 0 9 G 3/30 H

G 0 9 G 3/30 J

G 0 9 G 3/30 K

G 0 9 G 3/20 6 1 2 F

G 0 9 G 3/20 6 2 3 B

G 0 9 G 3/20 6 4 1 D

G 0 9 G 3/20 6 4 1 E

G 0 9 G 3/20 6 4 1 K

G 0 9 G 3/20 6 4 1 R

H 0 5 B 33/14 A

【手続補正書】

【提出日】平成20年4月11日(2008.4.11)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】発光装置

【手続補正 2】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

1 フレーム期間を複数のサブフレーム期間に分割し、前記複数のサブフレーム期間の各々における発光輝度と発光時間の積によって階調を表現する発光装置であって、

前記発光装置は、画素を有する画素部と、

第 1 のビデオ信号の各ビットが有する情報に従い、前記各ビットに対応するサブフレーム期間に同期して電圧値が切り替えられる第 1 の電源電圧と、一定の電圧値を有する第 2 の電源電圧とのいずれかを選択することで第 2 のビデオ信号を生成し、前記第 2 のビデオ信号を前記画素に入力する選択回路とを有し、

n ビットの前記第 1 のビデオ信号に従って、前記複数のサブフレーム期間から選ばれた少なくとも一つのサブフレーム期間を選択し、発光させることで、 2^n 階調 (n は、1 以上の正の整数) の表示を行い、

前記 n ビットの前記第 1 のビデオ信号における、第 $(2^k - 1)$ 階調 (k は、2 k

n を満たす正の整数) の表示時に発光する前記サブフレーム期間の少なくとも一つと、第 (2^k) 階調の表示時に発光する前記サブフレーム期間の少なくとも一つとは、同一のサブフレーム期間であることを特徴とする発光装置。

【請求項 2】

1 フレーム期間を複数のサブフレーム期間に分割し、前記複数のサブフレーム期間の各々における発光輝度と発光時間の積によって階調を表現する発光装置であって、

前記発光装置は、画素を有する画素部と、

第 1 のビデオ信号の各ビットに対応するサブフレーム期間に同期して、出力される第 1 の電源電圧の値を切り替える電圧設定回路と、

前記各ビットが有する情報に従い、第 1 の電源電圧と、一定の電圧値を有する第 2 の電源電圧とのいずれかを選択することで第 2 のビデオ信号を生成し、前記第 2 のビデオ信号を前記画素に入力する選択回路とを有し、

n ビットの第 1 のビデオ信号に従って、前記複数のサブフレーム期間から選ばれた少なくとも一つのサブフレーム期間を選択し、発光させることで、 2^n 階調 (n は、1 以上の正の整数) の表示を行い、

前記 n ビットの第 1 のビデオ信号における、第 ($2^k - 1$) 階調 (k は、 $2 \leq k$ 、n を満たす正の整数) の表示時に発光する前記サブフレーム期間の少なくとも一つと、第 (2^k) 階調の表示時に発光する前記サブフレーム期間の少なくとも一つとは、同一のサブフレーム期間であることを特徴とする発光装置。

【請求項 3】

1 フレーム期間を複数のサブフレーム期間に分割し、前記複数のサブフレーム期間の各々における発光輝度と発光時間の積によって階調を表現する発光装置であって、

前記発光装置は、発光素子及び前記発光素子への電流の供給を制御するトランジスタを各画素に有する画素部と、

第 1 のビデオ信号の各ビットに対応するサブフレーム期間に同期して、出力される第 1 の電源電圧の値を切り替える電圧設定回路と、

前記各ビットが有する情報に従い、第 1 の電源電圧と、一定の電圧値を有する第 2 の電源電圧とのいずれかを選択することで第 2 のビデオ信号を生成し、前記第 2 のビデオ信号を前記画素に入力する選択回路とを有し、

n ビットの第 1 のビデオ信号に従って、前記複数のサブフレーム期間から選ばれた少なくとも一つのサブフレーム期間を選択し、発光させることで、 2^n 階調 (n は、1 以上の正の整数) の表示を行い、

前記 n ビットの第 1 のビデオ信号における、第 ($2^k - 1$) 階調 (k は、 $2 \leq k$ 、n を満たす正の整数) の表示時に発光する前記サブフレーム期間の少なくとも一つと、第 (2^k) 階調の表示時に発光する前記サブフレーム期間の少なくとも一つとは、同一のサブフレーム期間であり、

前記トランジスタのゲート電圧は、前記第 2 のビデオ信号により制御されていることを特徴とする発光装置。

【請求項 4】

請求項 3 において、前記トランジスタは飽和領域で動作することを特徴とする発光装置。

【請求項 5】

請求項 1 乃至請求項 4 のいずれか一において前記サブフレーム期間の長さは同じであることを特徴とする発光装置。