

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成19年3月29日(2007.3.29)

【公開番号】特開2004-280075(P2004-280075A)

【公開日】平成16年10月7日(2004.10.7)

【年通号数】公開・登録公報2004-039

【出願番号】特願2004-32653(P2004-32653)

【国際特許分類】

G 0 9 G 5/00 (2006.01)

G 0 6 F 3/153 (2006.01)

H 0 4 N 17/00 (2006.01)

H 0 4 N 17/02 (2006.01)

【F I】

G 0 9 G 5/00 5 5 5 D

G 0 9 G 5/00 5 5 0 H

G 0 6 F 3/153 3 3 3 A

H 0 4 N 17/00 G

H 0 4 N 17/02 B

【手続補正書】

【提出日】平成19年2月9日(2007.2.9)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

アナログ・モニタ接続を介してホスト・コンピュータによってコンピュータ・モニタに伝送される表示信号の較正を行う方法であって、

前記アナログ・モニタ接続を介して前記モニタに表示信号を伝送すること、

前記モニタにクエリを伝送し、前記モニタが受け取られた基準信号パターンに基づいて較正を行うように構成されているかどうかを決定すること、

前記コンピュータ・モニタが受け取られた基準信号パターンに基づいて校正を行うように構成されていることを前記コンピュータ・モニタが示す場合にだけ、前記アナログ・モニタ接続を介して基準信号パターンを形成する複数の信号を、前記表示信号を使用して伝送すること、および

前記コンピュータ・モニタにおいて前記表示信号および前記基準信号パターンを受け取り、制御値からの偏差で、前記受け取られた基準信号パターンについての検出された偏差に基づいて前記表示信号を調整すること

を備えることを特徴とする方法。

【請求項2】

前記基準信号パターンは、前記アナログ・モニタ接続を介する伝送のために、前記表示信号に多重化されることを特徴とする請求項1に記載の方法。

【請求項3】

前記所定の周期は、前記表示信号のブランキング期間を備えることを特徴とする請求項2に記載の方法。

【請求項4】

前記ブランキング期間は、垂直ブランキング期間を備えることを特徴とする請求項3に

記載の方法。

【請求項 5】

前記モニタ接続は、VGAモニタ接続であることを特徴とする請求項 1 に記載の方法。

【請求項 6】

アナログ・モニタ接続を介してアナログ表示信号および多重化された基準信号パターンを受け取るコンピュータ・モニタであって、

前記コンピュータ・モニタの通常の動作中に所定の周期で前記基準信号パターンを形成するアナログ信号を受け取り、前記受け取られた基準信号パターンを制御値と比較する信号比較回路と、

制御値からの偏差で、前記受け取られた基準信号パターンについての検出された偏差、に基づいて前記アナログ表示信号を調整するように構成された信号調整手段とを備え、

前記コンピュータ・モニタは、ホスト・コンピュータからのクエリに応答するように構成され、前記コンピュータ・モニタが受け取られた基準信号パターンに基づいて校正を行うように構成されていることを示す

ことを特徴とするコンピュータ・モニタ。

【請求項 7】

前記基準信号パターンは、前記アナログ・モニタ接続を介する伝送のために、前記表示信号に多重化されることを特徴とする請求項 6 に記載のコンピュータ・モニタ。

【請求項 8】

前記所定の周期は、前記アナログ表示信号のブランキング期間を備えることを特徴とする請求項 7 に記載のコンピュータ・モニタ。

【請求項 9】

前記ブランキング期間は、垂直ブランキング期間を備えることを特徴とする請求項 8 に記載のコンピュータ・モニタ。

【請求項 10】

前記モニタ接続は、VGAモニタ接続であることを特徴とする請求項 6 に記載のコンピュータ・モニタ。

【請求項 11】

モニタ接続を介してホスト・コンピュータとコンピュータ・モニタの間で通信を提供するディスプレイ・アダプタであって、

アナログ表示信号に対応するデジタル表示データを生成するグラフィックス・コントローラと、

前記グラフィックス・コントローラから信号を受け取り、前記信号に基準信号パターンに対応するデジタル・データを結合する基準信号パターン・ジェネレータと、

前記信号と前記基準信号パターンとに対応する前記デジタル・データを受け取り、前記デジタル・データに基づいて前記アナログ表示信号および前記基準信号パターンを含むアナログ信号を出力するデジタルーアナログ変換器と

を備え

前記アダプタは、前記コンピュータ・モニタにクエリを伝送し、前記モニタが受け取られた基準信号パターンに基づいて校正を行うように構成されているかどうかを決定し、そのように校正を行うように構成されていることを示す応答を前記コンピュータ・モニタから受け取るように構成され、

前記デジタルーアナログ変換デバイスは、受け取られた信号パターンに基づいて校正を行う構成の存在についての通知をする応答を前記コンピュータ・モニタから受け取ると、前記アナログ信号を出力し、前記通知が存在しない場合に、ディセーブルにされる

ことを特徴とするディスプレイ・アダプタ。

【請求項 12】

前記基準信号パターンは、前記アナログ表示信号のブランキング期間中に位置することを特徴とする請求項 11 に記載のディスプレイ・アダプタ。

【請求項 13】

前記ブランキング期間は、前記アナログ表示信号の垂直ブランキング期間を備えることを特徴とする請求項 12 に記載のディスプレイ・アダプタ。

【請求項 14】

前記ディスプレイ・アダプタは、VGA 対応ディスプレイ・アダプタであることを特徴とする請求項 11 に記載のディスプレイ・アダプタ。

【請求項 15】

アナログ・モニタ接続を介してホスト・コンピュータによってコンピュータ・モニタに伝送される表示信号の校正を行う方法を実行する、格納されたコンピュータ実行命令群を有するコンピュータ読みだし可能媒体であって、前記方法は、

前記アナログ・モニタ接続を介して前記モニタに表示信号を伝送すること、

前記モニタにクエリを伝送し、前記モニタが受け取られた基準信号パターンに基づいて校正を行うように構成されているかどうかを決定すること、

前記コンピュータ・モニタが受け取られた基準信号パターンに基づいて校正を行うように構成されていることを前記コンピュータ・モニタが示す場合にだけ、前記アナログ・モニタ接続を介して基準信号パターンを形成する複数の信号を、前記表示信号を使用して伝送すること、および

前記コンピュータ・モニタにおいて前記表示信号および前記基準信号パターンを受け取り、制御値からの偏差で、前記受け取られた基準信号パターンについての検出された偏差、に基づいて前記表示信号を調整すること

を備えることを特徴とするコンピュータ読みだし可能媒体。

【請求項 16】

前記基準信号パターンは、前記アナログ・モニタ接続を介する伝送のために、前記表示信号に多重化されることを特徴とする請求項 15 に記載のコンピュータ読みだし可能媒体

【請求項 17】

前記所定の周期は、前記表示信号のブランキング期間を備えることを特徴とする請求項 16 に記載のコンピュータ読みだし可能媒体。

【請求項 18】

前記ブランキング期間は、垂直ブランキング期間を備えることを特徴とする請求項 17 に記載のコンピュータ読みだし可能媒体。

【請求項 19】

前記モニタ接続は、VGA モニタ接続であることを特徴とする請求項 15 に記載のコンピュータ読みだし可能媒体。