

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 3 区分

【発行日】平成 17 年 2 月 17 日 (2005.2.17)

【公表番号】特表 2004-523015 (P2004-523015A)

【公表日】平成 16 年 7 月 29 日 (2004.7.29)

【年通号数】公開・登録公報 2004-029

【出願番号】特願 2002-508208 (P2002-508208)

【国際特許分類第 7 版】

G 0 6 F 12/14

G 0 6 F 1/00

【F I】

G 0 6 F 12/14 3 1 0 H

G 0 6 F 12/14 3 2 0 B

G 0 6 F 9/06 6 6 0 L

【手続補正書】

【提出日】平成 15 年 2 月 3 日 (2003.2.3)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

実行ユニットと、

前記実行ユニットに結合され、安全なメモリ区分への任意のアクセスを監視する安全な区分実施ロジックであって、区分エントリ・ポイントへの、または前記安全な区分内の別の位置から前記安全な区分内の位置への命令以外の命令の実行がトラップされる安全な区分実施ロジックと、

前記実行ユニットに結合された暗号ロジックと

を備えるプロセッサ。

【請求項 2】

複数の安全な区分レジスタをさらに備える請求項 1 に記載のプロセッサ。

【請求項 3】

安全な区分レジスタが区分エントリ・ポイント・レジスタを含む請求項 2 に記載のプロセッサ。

【請求項 4】

暗号ロジックに結合されたアドレス変換バッファをさらに備え、安全な区分実施ロジックが実行ユニットとアドレス変換バッファとの間に結合された請求項 3 に記載のプロセッサ。

【請求項 5】

第 1 のメモリと、

前記第 1 のメモリに結合され、仮想メモリ位置の区分を確立し、その区分へのアクセスを監視する安全な区分実施ロジックを含むプロセッサであって、区分エントリ・ポイントへの、または前記区分内の別の位置から前記区分内の位置への命令以外の命令の実行がトラップされるプロセッサと

を備えるコンピュータ・システム。

【請求項 6】

プロセッサがさらに暗号ロジックを含む請求項 5 に記載のコンピュータ・システム。

**【請求項 7】**

不揮発性メモリをさらに備え、安全な区分ロジックがさらに、不揮発性メモリ中に安全なメモリ位置区分を確立する請求項 6 に記載のコンピュータ・システム。

**【請求項 8】**

不揮発性メモリが検証実施命令を記憶し、プロセッサがさらに、検証実施命令の信憑性を検証するためのブートストラップ・セキュリティ・ロジックを含む請求項 6 に記載のコンピュータ・システム。

**【請求項 9】**

プロセッサがさらに、区分エントリ・ポイントを第 1 のメモリに記憶するための区分エントリ・ポイント・レジスタを含む請求項 6 に記載のコンピュータ・システム。

**【請求項 10】**

命令を実行する前に前記命令を調べることと、

前記命令が仮想メモリ中の位置区分内の位置への未許可アクセスであるときは、前記命令を実行しないと決定することと、

前記命令が区分エントリ・ポイントへの、または前記区分内の別の位置から仮想メモリ中の前記位置区分内の位置への命令であるときは、前記命令の実行を許可することを含む命令処理方法。

**【請求項 11】**

命令を実行しないとする前記決定がさらに、トラップ・ハンドラにトラップすることを含む請求項 10 に記載の方法。

**【請求項 12】**

命令が区分内の位置にあるデータに作用するものであり、命令が区分内に記憶されていないときは、命令は未許可アクセスである請求項 10 に記載の方法。

**【請求項 13】**

命令が区分外の位置からの分岐であり、分岐が区分内の位置への分岐であり、分岐が区分エントリ・ポイントへの分岐でないときは、命令は未許可アクセスである請求項 10 に記載の方法。

**【請求項 14】**

命令が区分エントリ・ポイントに記憶されておらず、前に実行された命令が区分の開始の直前の命令であったときもまた、命令は未許可アクセスである請求項 13 に記載の方法。

**【請求項 15】**

命令が区分内のある位置から区分内の別の位置に分岐するときは、命令を実行すること、および

命令が区分外の位置から区分エントリ・ポイントに分岐するときは、命令を実行することをさらに含む請求項 14 に記載の方法。

**【請求項 16】**

メモリ中の安全な区分へのアクセスを監視するステップであって、前記安全な区分の区分エントリ・ポイントへの、または前記安全な区分内の別の位置から前記安全な区分内の位置へのアクセス以外のアクセスがトラップされるアクセスを監視することと、

前記アクセスが許可された場合は、暗号化された命令を前記安全な区分からプロセッサに読み込むことと、

前記読み込んだ命令を暗号化解除することと、

前記暗号化解除した命令を実行することを含む命令処理方法。

**【請求項 17】**

暗号化解除した命令を実行することが、

命令が安全な区分からデータを読み取る命令であるかどうかを決定すること、および

命令が安全な区分からデータを読み取る命令である場合は、安全な区分からデータを読み取って、読み取ったデータを暗号化解除することを含む請求項 16 に記載の方法。

**【請求項 18】**

暗号化解除した命令を実行することが、

命令が安全な区分中の位置にデータを書き込む命令であるかどうかを決定すること、および

命令が安全な区分中にデータを書き込む命令である場合は、データを暗号化して、安全な区分中の位置にデータを書き込むことを含む請求項 16 に記載の方法。

【請求項 19】

命令が安全な区分からデータを読み取る命令であるかどうかの前記決定が、データの仮想アドレスを安全な区分の境界と比較することを含む請求項 17 に記載の方法。

【請求項 20】

前記区分エントリ・ポイントが、前記安全なメモリ区分にアクセスする前記命令の信憑性を検証する検証ルーチンを備える請求項 1 に記載のプロセッサ。

【請求項 21】

前記安全な区分実施ロジックが、適切な読み取り/書き込み許可なしに前記安全なメモリ区分中のデータに操作することを試みるいかなる命令をもさらにトラップする請求項 1 に記載のプロセッサ。

【請求項 22】

前記安全な区分実施ロジックによってトラップされた命令を管理するトラップ・ハンドラをさらに備える請求項 21 に記載のプロセッサ。

【請求項 23】

前記暗号ロジックが、前記安全なメモリ区分に記憶されるべき情報を暗号化し、前記安全なメモリ区分から読み出される情報を暗号化解除する請求項 1 に記載のプロセッサ。

【請求項 24】

前記暗号ロジックが、プロセッサ・キー・ストレージに記憶されているプロセッサ・キーを使用する請求項 23 に記載のプロセッサ。

【請求項 25】

前記区分エントリ・ポイントが、前記区分にアクセスする前記命令の信憑性を検証する検証ルーチンの開始を備える請求項 5 に記載のコンピュータ・システム。

【請求項 26】

前記安全な区分実施ロジックが、適切な読み取り/書き込み許可なしに前記区分中のデータ上で動作することを試みるいかなる命令をもさらにトラップする請求項 5 に記載のコンピュータ・システム。

【請求項 27】

前記暗号ロジックが、前記区分に記憶されるべき情報を暗号化し、前記区分から読み出される情報を暗号化解除する請求項 6 に記載のコンピュータ・システム。

【請求項 28】

前記区分に記憶されるべき情報を暗号化するステップをさらに含む請求項 10 に記載の方法。

【請求項 29】

前記区分から読み出される情報を暗号化解除するステップをさらに含む請求項 10 に記載の方法。