

[19]中华人民共和国国家知识产权局

[51]Int. Cl⁶

H04N 5/14

H04N 3/36

[12] 发明专利说明书

[21] ZL 专利号 94119635.6

[45]授权公告日 1999年11月10日

[11]授权公告号 CN 1046390C

[22]申请日 94.11.2 [24]颁证日 99.8.28

[21]申请号 94119635.6

[30]优先权

[32]93.11.2 [33]US[31]145,934

[73]专利权人 德克萨斯仪器股份有限公司

地址 美国德克萨斯州

[72]发明人 罗伯特·J·戈夫

理查德·C·迈耶

斯蒂芬·W·马歇尔

[56]参考文献

US4,933,759 1990. 6.12 H04N7/01

审查员 张龙哺

[74]专利代理机构 上海专利商标事务所

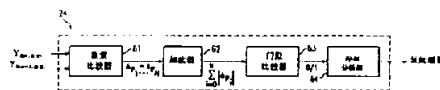
代理人 陈亮

权利要求书 3 页 说明书 8 页 附图页数 2 页

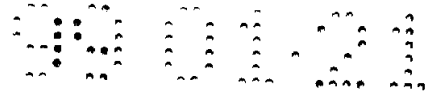
[54]发明名称 数字电视的电影 - 电视格式检测器

[57]摘要

一种用于数字电视接收机(10)的电影 - 电视格式检测器(24)。检测器(24)接收来自当前场和第二先前场的象素数据。它确定一组象素差值,并 把它们相加以获得场差值,并把场差值和一门限值进行比较。重复这些步骤从而获得一个场差指示序列。分析这一序列从而确定它是否具有相应于电影 - 电视的格式。



ISSN 1008-4274



权 利 要 求 书

1、一种用于电视信号接收机的格式检测器，其特征在于，包括：

像素比较器，用来比较所述电视信号的当前场的像素的数据值和所述电视信号的第二先前场的相应的像素的数据值，借以获得一组像素差值；

加法器，用来把所述一组像素差值的绝对值相加，借以获得场差值；

门限比较器，用来把所述场差值和一门限值进行比较，借以产生二进制的场差指示；以及

序列分析器，用来确定场差指示序列中是否有可辨认的格式。

2、如权利要求1的用于电视信号接收机的格式检测器，其特征在于，所述的像素比较器是一用来计算两个像素之间的差的逻辑电路。

3、如权利要求1的用于电视信号接收机的格式检测器，其特征在于，所述的像素比较器是一被编程的可以计算两像素值之间的差的处理器。

4、如权利要求1的用于电视信号接收机的格式检测器，其特征在于，所述的加法器是一逻辑电路。

5、如权利要求1的用于电视信号接收机的格式检测器，其特征在于，所述的加法器是一被编程的处理器，用来把所述像素差值的绝对值相加。

6、如权利要求1的用于电视信号接收机的格式检测器，其特征在于，所述的门限比较器是一逻辑电路。

7、如权利要求1的用于电视信号接收机的格式检测器，其特征在于，所述的门限比较器是一编程的处理器，用来把所述场差值和所述预定门限进行比较。

8、如权利要求1的用于电视信号接收机的格式检测器，其特

征在于，所述的序列分析器是一逻辑电路。

9、一种检测进入电视信号的格式的方法，其特征在于，包括下列步骤：

接收来自所述电视信号的当前场的像素的第一像素数据值；

接收来自所述电视信号的第二先前场的相应像素的第二像素数据值；

计算所述第一和第二像素倚之差，从而获得像素差值；

对预定的像素数重复所述的接收步骤和所述的计算步骤；

把在所述重复步骤中获得的像素差值的绝对值相加，从而获得场差值；

确定所述场差值是否超过了预定门限，从而获得一个二进制的场差指示；

重复上述步骤，从而对一连续的场的序列获得场差指示序列；

以及

分析所述场差指示序列，从而确定它是否具有相应于电影-电视转换的格式。

10、如权利要求 9 的检测进入电视信号的格式的方法，其特征在于，所述像素数据值是亮度值。

11、如权利要求 9 的检测进入电视信号的格式的方法，其特征在于，所有步骤在实时图象产生速率下完成。

12、如权利要求 9 的检测进入电视信号的格式的方法，其特征在于，所述接收和计算步骤对小于每场像素致的像素重复进行。

13、如权利要求 9 的检测进入电视信号的格式的方法，其特征在于，所述分析步骤进一步确定所述场指示序列是否具有相应于没有运动的场景的格式。

14、如权利要求 9 的检测进入电视信号的格式的方法，其特征在于，所述分析步骤当每场指示被收到时借助于确定格式状态完成。



15、如权利要求 9 的检测进入电视信号的格式的方法，其特征在于，所述分析步骤借助于存储一组连续的指示并且确定所述一组场指示是否与一个或多个存储的格式相符。

16、一种用于电视信号接收机的数字处理系统，其特征在于，包括：

场缓冲器，用来存储来自所述电视信号的数据中至少三场的像素数据；

格式检测器，用来检测所述电视信号的格式，其特征在于，所述的格式检测器具有像素比较器，用来比较当前场的像素的数据值和第二先前场的相应像素的数据值，借以获得一组像素差值；加法器，用来把所述一组像素差值的绝对位相加，借以获得场差值；门限比较器，用来把所述场差值和一门限值进行比较，借以产生一个二进制的场差指示；序列分析器，用来确定场差指示序列是否具有相在于电影-电视转换的格式；以及

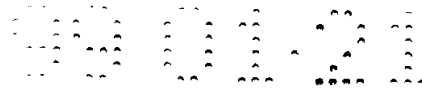
处理系统，用来接收所述像素数据并接收来自所述格式检测器的格式控制信号，并根据所述格式控制信号处理所述像素数据。

17、如权利要求 16 的用于电视信号接收机的数字处理系统，其特征在于，还包括一模数转换器，用来把所述电视信号转换成所述的像素数据。

18、如权利要求 16 的用于电视信号接收机的数字处理系统，其特征在于，还包括彩色分离装置，用来把所述像素数据分离成亮度分量和色度分量。

19、如权利要求 16 的用于电视信号接收机的数字处理系统，其特征在于，所述序列分析器确定所述场差指示序列是否具有由不运动的场景产生的格式。

20、如权利要求 16 的用于电视信号接收机的数字处理系统，其特征在于，还包括空间光调制器，用来接收来自所述处理系统的位平面以便显示。



说明书

数字电视的电影—电视格式检测器

本发明涉及电视接收机，特别是涉及一种能检测出由电影转换而形成的输入电视信号的接收机。

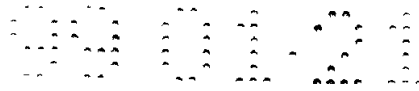
经常需要借助于电视广播来显示记录在影片上的电影。为了与电视广播的场频一致，必须进行某种影片—电视转换。

一般电影以每秒 24 帧的帧频进行录制和播放。然而，电视广播使用不同的频率，例如 NTSC 制的每秒 59.94 场，其中每两场被交错并组成一帧。

把电影频率转换成电视场频的一种方法叫“3：2 下拉”扫描方法。第一个电影帧被扫描两次，然后第二电影帧被扫描三次，下一帧扫描两次等等。为了适应 NTSC 垂直扫描周期略小于每秒 60 场的事实，实际的显示频率可以稍慢。

在电视广播的接收端，最近的发展是使电视信号转换成数字信号以便处理。处理过程包括补偿，以便克服由于被显示场景中的运动被观察者感到的模糊。虽然提出了多种用来补偿交错的电视场之间的运动的影响，但这些方法都不适用于电影—电视帧频转换。因此，当进入的信号具有 3：2 下拉帧时便需要检查，使得可以进行合适的运动补偿处理。

本发明的一个方面是用于电视输入信号的数字电视接收机的帧检测器。由象素比较器比较当前场的象素的象素数据值和第二先前场的相应的数据值，借以获得一组象素差值。加法器接收所述一组象素差值，并且将其绝对值相加，借以获得场差值。门限比较器将该场差值和预定的门限进行比较，并产生一场差指示值。序列分



析器确定一系列的场差指示值是否跟随一个可辨认的序列。

本发明的优点在于，它使得根据进入数据的格式使电视数据处理最佳化。本发明可用于任何代表电影的电视信号，该电影已被扫描，使得按序列重复其中的帧，从而产生需要的电影帧对电视场之比。

按照本发明，一个格式检测器可以容易地和运动检测逻辑集成在一起，用于标准的电视格式的解交错算法。这使得数字处理器对于正被接收着的数据实时地转向最合适的象素处理算法。

图 1 说明为作为 NTSC 电视信号进行播送而正在扫描的电影底片的一段。

图 2 是数字电视接收机的基本元件的方块图。

图 3 说明检测 3：2 下拉格式的基本步骤。

图 4 说明由于 3：2 下拉格式引起的场差指示器的格式。

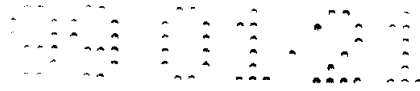
图 5 说明由于标准电视格式引起的场差指示器的格式。

图 6 是格式检测器的方块图。

图 7 是说明一系列场差指示值是如何被分析的状态图。

图 1 说明为作为 NTSC 电视信号进行播送而正在扫描的电影底片的一段。如图所示，电影每秒显示 24 帧，帧 1 已被扫描两次以构成两场电视信号。帧 2 被扫描 3 次，帧 3 被扫描两次等等。结果得到每秒 60 帧的电视信号，这接近于标准的 NTSC 制的频率每秒 59.94 场。这一处理叫作：“3：2 下拉扫描”

虽然上述对 NTSC 电视信号使用术语 3：2 下拉扫描，但这概念适用于对于其它电视格式扫描电影底片。例如，对于每秒 50 场的 PAL 播送，可以使用每一电影帧 2 个电视场的电影-电视比。因此，此处 3：2 下拉扫描格式广播“电影对电视格式”其特征是，源影象的帧按时间顺序被扫描，产生需要的帧对场之比。在这个例



子中，所需的比是：

$$\frac{60}{24} = \frac{5}{2}$$

对于整体的帧数，这等于每两场 5 帧，用 3：2 下拉扫描完成的最好的对称。

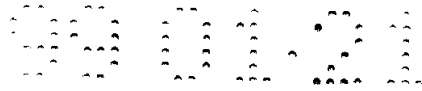
如果邻近场之间有一改变，原来影片中场景中的运动则被指示。代表同一电影帧的这些场将不运动。然而，在不同的电影帧被扫描的边界上，场景可能改变并且可能有运动。

当电视接收机包括数字处理元件时，可以进行某种运动补偿处理，以防止用户觉得图象模糊。不过，最好的处理形式取决于数字化的电视信号的格式。换句话说，同一种处理算法对代表用于标准 NTSC 数据的 3：2 下拉格式的数据可能不是最好的算法。

图 2 是数字电视接收机 20 的基本元件的方块图。只表示出了对于主扫描象素数据处理为重要的这些元件。其它元件，例如可能用来处理同步和音频信号或二次扫描的元件，例如标题中包括的元件没有示出。

在名称为“标准的独立的数字电视系统”的美国专利 No.5,079,544 中以及在美国专利序列号____(Atty Dkt. No.TI-17855) 名称为“数字电视系统”中对基于 DMD 的数字电视系统进行了详细的说明，两者都转让给了 Texas Instruments Incorporated,列于此处作为参考。

US 专利序列号 No.07/678,761 名称为"DMD Architecture and Timing for use in a Pulse-width Modulated Display System"中描述了一种形成用于基于 DMD 显示系统的电视数据的方法以及调制位平面以便提供不同象素亮度的方法。在美国专利序列号 No.07/809,816，名称为"White Light Enhanced Color Field Sequential



Projection"中描述了一种使用具有彩色轮(color wheel)的基于 DMD 的显示系统以便提供序列的彩色图象。这些专利申请都转让给了 Texas Instruments Incorporated, 列于此处作为参考。

现在看一下接收机 20 的工作, 信号接口单元 21 接收模拟电视信号并把电视信号、同步信号和音频信号进行分离。它把电视信号送入 A/D 转换器 22a, 然后把数据送入 Y/C 分离器 22b, 它把亮度数据("Y")和彩色("C")数据分开。在图 2 中, 在 Y/C 分离之前把该信号转换成数字数据, 但在另一实施例中, Y/C 分离可用模拟滤波器在 A/D 转换之前完成。被分离的 Y、C 数据送到场缓冲器 23。

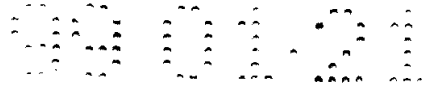
如图 2 所示, 接收器 20 也能接收电视数据流。在这种情况下, 数据被送入场缓冲器 23, 而不需要采样或彩色分离。

如下所述, 要确定是否两场之间存在运动需要把当前场的象素数据和第二个先前场的象素数据进行比较。场缓冲器 23 使在当前场数据进入的同时存储第二场数据。因为进入的数据可能代表交错的场, 场缓冲器 23 能够存储三个场从而使得来自当前场的象素数据可以和第二先前场的象素数据进行比较。为说明这一点, 这此场破标识如下:

当前场	场 n
第二先前场	场 n-2

格式检测器 24 接收来自场缓冲器 23 的先前场的数据和来自 Y/C 分离器 22b 的当前场的数据。格式检测器 24 按照本发明构成与操作, 并且结合图 4 - -7 说明如下。格式检测器 24 把一控制信号送入处理器系统 25, 指出进入的数据是否代表运动的场景以及是否具有 3: 2 下拉格式。

处理系统 25 完成各种象素数据处理任务。这些任务包括: 运动补偿根据数据的格式利用合适的算法, 象借助来自格式检测器 24

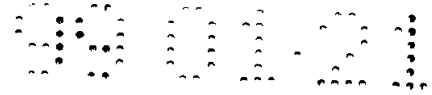


的控制信号所指出的那样。一般说来，适用于标准的 NTSC 数据的运动补偿算法不适合于电影 - 电视数据。这样，来自格式检测器 24 的控制信号控制处理器系统 25，使其完成一个合适算法。

除去电影运动补偿或解交错之外，处理器系统 25 还完成其它的处理任务，以便准备象素数据以供显示。这些任务可以包括比例换算，彩色空间转换以及图象质量控制。虽然在图 2 中没有明显地示出，但处理器系统 25 包括供合适操作所需的存储器，其中包括帧存储器，用来向显示系统 26 提供准备好的显示数据。

显示系统 26 可以是一种标准的 CRT 显示系统，在这种情况下，象素 - 帧数据被转换成模拟形式用来对显示屏进行扫描。另外，显示系统 26 可以是空间光调制系统(SLM)，其中显示装置有一可以发出或同时反射光的象素元件阵列。对于 SLM 显示，通过寻址象素元件而不是通过扫描 CRT 屏来产生每帧图象。图象帧被按时间分成位平面，其中每一位平面代表同一位权(bit weight)的象素值。例如，象素数据有 24 位时，每种颜色用 8 位，对每种颜色将有 8 位平面。彩色数据可以用彩色盘(color wheel)被按顺序显示，或与来自多路 SLM 的数据相结合。一种 SLM SLM 是由 Texas Instruments Incorporated 研制的数字微镜装置(DMD)，在美国专利 No. 4,956,619 名称为“Spatiallight Modnlator”中进行了详细说明，该专利已转让给 Texas Instruments Incorporated，列于此处作为参考。

图 3 说明了本发明的基本步骤。在步骤 31，当前场的象素值和第二先前场的象素值进行比较，大于零的场差值表示被比较的场之间的改变。在步骤 32，场差仅与门限值 T 比较，确保所述改变不是简单地由于噪声所致。步骤 32 的结果是场差指示。为说明这一点，场指示值为“1”代表当前场和第二先前场之间的改变。指



示值为“0”表示这些场中没有变化。重复步骤 31、32，从而获得一系列场指示信号。

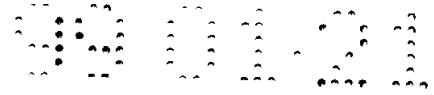
在步骤 33，分析所述的一系列的场指示信号。如下所述，分析的结果或者是进入的数据是具有运动的下拉格式、具有运动的标准格式，或者是没有运动的格式。附加的分析也将表明，进入的数据是否为具有运动的标准格式。随着步骤 31 和 32 被重复，步骤 33 也被重复。按这种方式，分析用变化的数据作为一系列的改变被更新。

图 4 说明了一系列场指示，对于 3: 2 下拉，有与没有运动，如果有运动，除去比较是在同一电影帧的两个偶数场或两个奇数场之间时之外，所有的场指示均为“1”，这样，序列具有 0,1,1,1,1,0,1,1,1,1,... 的格式。当没有运动时，序列具有 0,0,0,0 ... 格式。

图 5 所示为一标准电视信号的有与无运动的场指示序列。如果有运动，所有场指示为“1”，如果没有运动，所有场指示为“0”。对于具有随机的运动与不运动期间的标准的电视信号，其结果将是 0 和 1 的随机格式。

图 6 说明格式检测器的一个实施例，格式检测器连续地且实时地工作，使得任何进入信号中的格式变化都能被检测出，并实时地控制送入到处理器 25 的信号。“实时”意味着足够快，以致能提供实际上运动的图象。

像素比较器 61 接收对于同一像素位置的两个像素值。一般地，像素值是亮度(Y)值。在本发明的另一实施例中，格式检测器 25 可能使用色度(“C”)来代替亮度信号检测运动。一个值用于当前场,另一个用于第二先前场。这些值分别表示为 $Y_{\text{场}n, \text{像素}i}$ 以及 $Y_{\text{场}n-2, \text{像素}i}$ 。i 值按照每一被比较场的像素数增加。



像素比较器 61 比较两个像素值，并产生一像素差值。例如，像素数据代表 Y - U - V 彩色空间时，每个像素用 24 位数据表示，其中的 8 位表示亮度数据(Y)。这 8 位来自当前的以及第二先前场的的数据被比较。再次参看图 5、6，如果没有运动，所有的比较就在同一奇数场或偶数场数据之间，并且场差值为 0。然而，如果有运动，比较就在两个不同场之间，并产生非零的像素差值，除去在每第五场的的数据具有 3：2 下拉格式的情况之外。像素差值的绝对值的可能范围从 0 到 255。如果场景的暗的部分已运动跨过亮的背影，像素差值可能高达 255。或者亮的部分可能运动跨过暗的背景，像素差值则低至 - 255，其绝对值为 255。

加法器 62 对由比较器 61 输入的像素差值的绝对值求和。其结果为场差值，它表示当前场和第二先前场之间的变化程度。

在本实施例中，像素比较器 61 比较场中的每一像素，并且加法器 62 产生的和是每个像素的差值之和。然而，在另一实施例中，比较器 61 可能比较小于每场的每个像素的较少的像素。一般，像素比较器 61 和加法器 62 的作用是提供一指示在场之间是否存在运动的差值。

门限比较器 63 把场差值和预定门限进行比较，这一比较确保差值代表大于噪声的值。门限比较器 63 的输出可以是简单的“是/非”信号，它表明在场之间是否存在运动。

序列分析器 64 接收门限比较器 63 的输出，并且确定是否“是/非”值跟随一个或多个格式。在本说明的例子中，序列分析器 64 可以接收具有下述格式的数据串：1,1,1,1,0,1,1,1,1,0 ...。这种格式表明 3：2 下拉格式。

序列分析器 64 的输出是一个格式控制信号，它被送到处理系统 25。此信号表明像素数据的格式，使得可以进行合适的像素处



理算法。

图 7 是一个状态图, 说明用于分析场指示值的一种方法。第一指示位在状态 A 被吸收。状态 B 或状态 C 之后, 0,0 的格式表明没有运动, 而 0,1 或 1,0 或 1,1 的格式可以表示或者标准电视格式的随机运动或者 3: 2 下拉格式。在状态 D 或状态 E 为 0 的场指示或在状态 E 为 1 的场指示发出 3: 2 下拉格式并表明随机运动。然而, 在状态 F, 连续 5 场指示被收到后, 格式为 1,1,1,1,0 表示 3:2 格式。

用来分析场指示值的另一种方法可以包括在序列分析器 64 的存储器中存储任一 5 场指示值的步骤。然后序列分析器 64 确定这 5 个值是否有下列格式:

0, 1, 1, 1, 1
1, 0, 1, 1, 1
1, 1, 1, 0, 1
1, 1, 1, 1, 0

这些格式表明进入的数据有 3: 2 的下拉格式。

其它的分析方法可以由序列分析器 64 执行。共同的特征是, 当进入数据有 3: 2 下拉格式时, 辨认由比较当前场和第二先前场得到的型式。

格式比较器 24 各种元件可借助于把市场上可得到的逻辑电路进行简单的组合来实现, 然后被编程以完成此处所述的逻辑功能。或者, 格式检测器 24 可以是一根据指令编程的处理器。在后一种情况下, 格式检测器 24 的功能可由用来实现处理系统 25 的同一处理来完成。

虽然本发明参照特定的实施例进行了说明, 但本发明并不限于这些实施例, 对于本领域的技术人员来说, 显然可以对这些实施例进行改型。因此, 权利要求包括了本发明构思的各种改型。

说明书附图

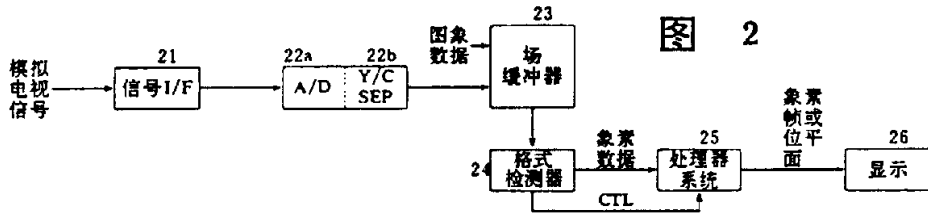


图 2

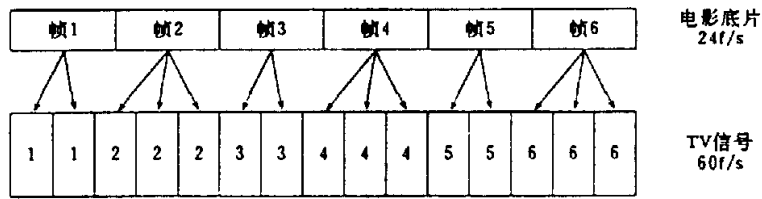


图 1

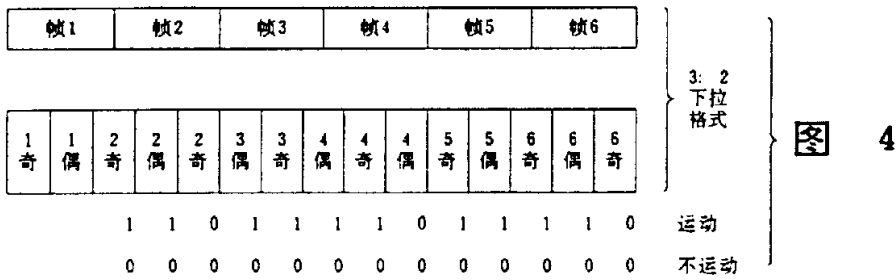


图 4

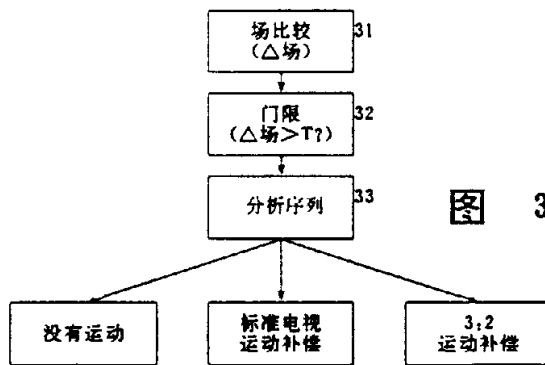


图 3

