【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第６部門第４区分
【発行日】平成17年6月23日(2005.6.23)

【公開番号】特開2003-297098(P2003-297098A)
【公開日】平成15年10月17日(2003.10.17)
【出願番号】特願2002-93149(P2002-93149)
【国際特許分類第７版】
　Ｇ１１Ｃ　29/00
　Ｇ０１Ｒ　31/28
　Ｇ０１Ｒ　31/3183
　Ｇ１１Ｃ　16/02
【ＦＩ】
　Ｇ１１Ｃ　29/00　　６７３Ｂ
　Ｇ１１Ｃ　17/00　　６０１Ｚ
　Ｇ０１Ｒ　31/28　　Ｑ
　Ｇ０１Ｒ　31/28　　Ｖ
　Ｇ０１Ｒ　31/28　　Ｂ

【手続補正書】
【提出日】平成16年10月1日(2004.10.1)
【手続補正１】
【補正対象書類名】明細書
【補正対象項目名】特許請求の範囲
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
　メモリと、
　前記メモリの記憶領域が指定されると、前記メモリの記憶領域から指定された記憶領域のデータを読み出す読み出し手段と、
　読み出された前記データと記憶している基準データとを比較することで前記記憶領域の正常・不良を判定する判定処理手段と、
　前記記憶領域の正常・不良の判定結果を前記指定された記憶領域のアドレスと対応付けて記憶する判定結果記憶手段と、
　を備えることを特徴とする半導体記憶装置。
【請求項２】
　メモリと、
　基準データを前記メモリの指定された記憶領域に記憶する手段と、
　前記基準データを前記指定された記憶領域に記憶した後に前記指定された記憶領域から前記データを読み出し、読み出した前記データと前記基準データとを比較することで前記記憶領域の正常・不良を判定する判定処理手段と、
　を備えることを特徴とする半導体記憶装置。
【請求項３】
　前記判定結果を記憶する判定結果記憶手段を不揮発性メモリとして備えることを特徴とする請求項１または２に記載の半導体記憶装置。
【請求項４】
　前記判定の対象となるメモリ上の範囲を指定する情報を記憶し、その範囲を対象として前記判定処理を実行することを特徴とする請求項１乃至３のいずれかに記載の半導体記憶装置。

【請求項５】
前記範囲情報は、外部から入力されることを特徴とする請求項４に記載の半導体記憶装置。
【請求項６】
前記記憶領域は所定の単位に区画されて管理され、前記区画ごとに前記判定処理を実行し、前記区画ごとの前記判定の結果を、前記区画ごとに付与した識別情報に対応づけて記憶することを特徴とする請求項１乃至５のいずれかに記載の半導体記憶装置。
【請求項７】
前記所定の単位は、ブロックであることを特徴とする請求項６に記載の半導体記憶装置。
【請求項８】
前記判定処理手段は、外部から入力された一つのコマンドに応じて実行することを特徴とする請求項１乃至７のいずれかに記載の半導体記憶装置。
【請求項９】
前記基準データを生成する手段を備えることを特徴とする請求項１乃至８のいずれかに記載の半導体記憶装置。
【請求項１０】
前記基準データを、ページ単位で生成することを特徴とする請求項９に記載の半導体記憶装置。
【請求項１１】
前記基準データは外部から入力されることを特徴とする請求項１乃至８のいずれかに記載の半導体記憶装置。
【請求項１２】
前記判定結果を外部に出力する手段を備えることを特徴とする請求項１乃至１１のいずれかに記載の半導体記憶装置。
【請求項１３】
前記判定処理手段を、当該半導体記憶装置の基準動作クロックの入力が開始された場合に自動的に実行することを特徴とする請求項１乃至１２のいずれかに記載の半導体記憶装置。
【請求項１４】
前記メモリは不揮発性メモリであることを特徴とする請求項１乃至１３のいずれかに記載の半導体記憶装置。
【請求項１５】
前記半導体記憶装置はフラッシュメモリであることを特徴とする請求項１乃至１４のいずれかに記載の半導体記憶装置。
【手続補正２】
【補正対象書類名】明細書
【補正対象項目名】０００８
【補正方法】変更
【補正の内容】
【０００８】
【課題を解決するための手段】
上記課題を解決するために、本発明の半導体記憶装置は、メモリと、前記メモリの記憶領域が指定されると、前記メモリの記憶領域から指定された記憶領域のデータを読み出す読み出し手段と、読み出された前記データと記憶している基準データとを比較することで前記記憶領域の正常・不良を判定する判定処理手段と、前記記憶領域の正常・不良の判定結果を前記指定された記憶領域のアドレスと対応付けて記憶する判定結果記憶部と、を備えることに関係する。
【手続補正３】
【補正対象書類名】明細書

【補正対象項目名】０００９
【補正方法】変更
【補正の内容】
【０００９】
また、本発明の半導体記憶装置は、メモリと、基準データを前記メモリの指定された記憶領域に記憶する手段と、前記基準データを前記指定された記憶領域に記憶した後に前記指定された記憶領域から前記データを読み出し、読み出した前記データと前記基準データとを比較することで前記記憶領域の正常・不良を判定する判定処理手段と、を備えることに関係する。