

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成24年4月5日(2012.4.5)

【公開番号】特開2010-258902(P2010-258902A)

【公開日】平成22年11月11日(2010.11.11)

【年通号数】公開・登録公報2010-045

【出願番号】特願2009-108338(P2009-108338)

【国際特許分類】

H 0 3 F 3/45 (2006.01)

【F I】

H 0 3 F 3/45 B

【手続補正書】

【提出日】平成24年2月21日(2012.2.21)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

入力電圧を受け取る差動増幅段と第1～第n出力系統とを備えるアナログ増幅回路と（
nは2以上の自然数）、

第1～第n出力ノードと、

出力パッドと、

第1～第n静電保護抵抗

とを具備し、

前記第1～第n出力系統のうちの第i出力系統は（iは、1以上n以下の任意の整数）

、

前記第1～第n出力ノードのうちの前記第i出力ノードにドレインが接続され、ゲートが前記差動増幅段の第1出力に接続されたPMOSトランジスタと、

前記第i出力ノードにドレインが接続され、ゲートが前記差動増幅段の第2出力に接続されたNMOSトランジスタ

とを備え、

前記第1～第n静電保護抵抗が、それぞれ、前記第1～第n出力ノードと前記出力パッドの間に接続された

出力回路。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】出力回路