

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第1部門第2区分

【発行日】令和5年7月21日(2023.7.21)

【公開番号】特開2022-67305(P2022-67305A)

【公開日】令和4年5月6日(2022.5.6)

【年通号数】公開公報(特許)2022-079

【出願番号】特願2020-175942(P2020-175942)

【国際特許分類】

A 6 3 F 5/04(2006.01)

A 6 3 F 7/02(2006.01)

10

【F I】

A 6 3 F 5/04 6 1 1 B

A 6 3 F 7/02 3 2 6 Z

【手続補正書】

【提出日】令和5年7月12日(2023.7.12)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】請求項1

20

【補正方法】変更

【補正の内容】

【請求項1】

所定のカウンタと、

所定のレジスタと、を備え、

メイン処理と、タイマ割込み処理を実行可能とし、

メイン処理は、割込みを禁止する命令から割込みを許可する命令まで割込みを禁止する割込み禁止状態を有し、

割込み禁止期間の設計上の最大時間を「S」とし、所定のカウンタの値がタイムアウトする周期の時間を「T1」とし、タイマ割込み処理の設計上の処理期間を「T2」としたとき、「T1 - T2 > S」となるように構成され、

30

所定のカウンタの値を更新しタイムアウトすると、所定のレジスタに割込み要求があったことを示す情報を記憶可能に構成され、

所定のカウンタの値が「n(nは数値)」であるときに電源がオフとなり、その後、電源がオンとなると所定のカウンタの値は初期値となるように構成され、

所定のレジスタに割込み要求があったことを示す情報を記憶している状況が割込み許可状態である場合は、タイマ割込み処理を実行可能に構成され、

所定のレジスタに割込み要求があったことを示す情報を記憶している状況が割込み禁止状態である場合は、所定のレジスタに記憶されている割込み要求があったことを示す情報をクリアせず、割込み許可状態となった後にタイマ割込み処理を実行可能に構成され、

40

割込み禁止状態である場合でも所定のカウンタの値を更新可能に構成され、

割込み禁止状態でタイムアウトをN回(Nは、2以上の数値)した場合であっても、割込み許可状態となった後に割込み禁止状態でタイムアウトをN回したことに基づいてタイマ割込み処理がN回連続して実行されないように構成され、

タイマ割込み処理を実行する際に、所定のレジスタに記憶されている割込み要求があったことを示す情報をクリア可能に構成される

ことを特徴とする遊技機。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0005

50

【補正方法】変更

【補正の内容】

【0005】

本発明は、以下の解決手段によって上述の課題を解決する（カッコ書きで、対応する実施形態の構成を示す。）。

本発明（第13実施形態）は、
所定のカウンタ（8ビットカウンタ501）と、
所定のレジスタ（割込み待ちモニタレジスタ301）と、を備え、
メイン処理（図97）と、タイマ割込み処理（図232）を実行可能とし、
メイン処理は、割込みを禁止する命令（DI命令、又はCALLEX命令）から割込みを許可する命令（EI命令、又はRETEX命令）まで割込みを禁止する割込み禁止状態を有し、
割込み禁止期間の設計上の最大時間を「S」とし、所定のカウンタの値がタイムアウトする周期の時間を「T1」とし、タイマ割込み処理の設計上の処理期間を「T2」としたとき、「 $T1 - T2 > S$ 」となるように構成され、
所定のカウンタの値を更新しタイムアウトすると（図233中、「T1」）、所定のレジスタに割込み要求があったことを示す情報を記憶可能に構成され（割込み待ちモニタレジスタ301をオンにし）、
所定のカウンタの値が「n（nは数値）」であるときに電源がオフとなり、その後、電源がオンとなると所定のカウンタの値は初期値となるように構成され、
所定のレジスタに割込み要求があったことを示す情報を記憶している状況が割込み許可状態である場合は、タイマ割込み処理を実行可能に構成され、
所定のレジスタに割込み要求があったことを示す情報を記憶している状況が割込み禁止状態である場合は、所定のレジスタに記憶されている割込み要求があったことを示す情報をクリアせず、割込み許可状態となった後にタイマ割込み処理を実行可能に構成され、
割込み禁止状態である場合でも所定のカウンタの値を更新可能に構成され、
割込み禁止状態でタイムアウトをN回（Nは、2以上の数値）した場合であっても、割込み許可状態となった後に割込み禁止状態でタイムアウトをN回したことに基づいてタイマ割込み処理がN回連続して実行されないように構成され（図235）、
タイマ割込み処理を実行する際に、所定のレジスタに記憶されている割込み要求があったことを示す情報をクリア可能に構成される
ことを特徴とする。

10

20

30

40

50