

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2005-292862

(P2005-292862A)

(43) 公開日 平成17年10月20日(2005. 10. 20)

(51) Int.Cl.⁷

G05B 13/02

G06F 17/60

F I

G05B 13/02

G06F 17/60

J

106

テーマコード (参考)

5H004

審査請求 未請求 請求項の数 35 O L 外国語出願 (全 45 頁)

(21) 出願番号 特願2003-319598 (P2003-319598)
 (22) 出願日 平成15年9月11日 (2003. 9. 11)
 (31) 優先権主張番号 10/241, 350
 (32) 優先日 平成14年9月11日 (2002. 9. 11)
 (33) 優先権主張国 米国 (US)
 (31) 優先権主張番号 10/310, 416
 (32) 優先日 平成14年12月5日 (2002. 12. 5)
 (33) 優先権主張国 米国 (US)

(特許庁注：以下のものは登録商標)

1. レーザーディスク

(71) 出願人 594120847
 フィッシャー・ローズマウント システムズ、インコーポレイテッド
 アメリカ合衆国 78754 テキサス州、オースティン、キャメロン ロード 8301
 (74) 代理人 100065868
 弁理士 角田 嘉宏
 (74) 代理人 100106242
 弁理士 古川 安航
 (74) 代理人 100110951
 弁理士 西谷 俊男

最終頁に続く

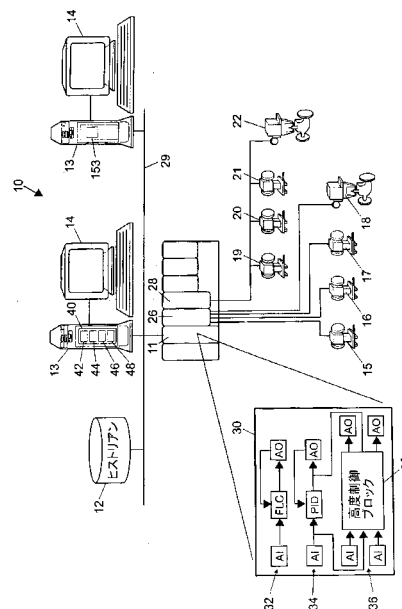
(54) 【発明の名称】 プロセス制御システムにおける統合型モデル予測制御および最適化

(57) 【要約】 (修正有)

【課題】 最適化ルーチンおよび多重入力／多重出力制御ルーチンを実現する統合型最適化・制御ブロックを作成または閲覧する際に利用されるプロセス制御コンフィギュレーションシステムを提供する。

【解決手段】 該コンフィギュレーションシステムにより、オペチマイザまたは制御ルーチンをユーザが表示または設定できるようになる。格納ルーチンは、最適化ルーチンおよび／または制御ルーチンにより用いられる複数の制御変数および補助変数ならびに複数の操作変数に属する情報を格納しうる、表示ルーチンは、前記複数の制御変数および補助変数ならびに前記複数の操作変数に属する前記情報に関する表示画面をユーザに提示しうる。

【選択図】 図1



【特許請求の範囲】

【請求項 1】

統合型オペチマイザおよび多重入力／多重出力制御ルーチンを有する制御ブロックを作成または閲覧する際に利用されるプロセス制御コンフィギュレーションシステムであって

、コンピュータ読取り可能媒体と、

前記コンピュータ読取り可能媒体上に格納され、プロセッサ上で実行されるように構成されたコンフィギュレーションルーチンとを備え、

該コンフィギュレーションルーチンは、

制御変数および補助変数のうちの少なくとも一部の各々についての応答情報を含む、前記オペチマイザおよび前記多重入力／多重出力制御ルーチのうちの一方または双方により利用される複数の前記制御変数および前記補助変数ならびに複数の操作変数に属する情報を格納する格納ルーチンと、

前記制御変数、前記補助変数、および前記操作変数のうちの一または複数に関連する表示画面をユーザに提示するように構成された表示ルーチンとを有し、

前期表示画面は前記応答情報のサブセットを有し、前記応答情報は操作変数の各々に対する前記制御変数および前記補助変数のうちの前記少なくとも一部の各々の各応答を表し

、前記応答情報の前記サブセットには、前記操作変数のうちの少なくとも一つに対する前記制御変数および前記補助変数のうちの前記少なくとも一部の各々の応答を表す応答情報が含まれる、プロセス制御コンフィギュレーションシステム。

【請求項 2】

前記コンフィギュレーションルーチンは、前記複数の操作変数から前記操作変数のうちの一つを前記ユーザが選択できるようにする第一のルーチンをさらに有する、請求項 1 記載のプロセス制御コンフィギュレーションシステム。

【請求項 3】

前記コンフィギュレーションルーチンは、前記操作関数のうちの前記一つに前記制御変数および前記補助変数のうちの一つを前記ユーザが関連付けできるようにする第二のルーチンをさらに有する、請求項 2 記載のプロセス制御コンフィギュレーションシステム。

【請求項 4】

前記コンフィギュレーションルーチンは、前記操作関数のうちの前記一つに関連付けられた前記制御変数および前記補助変数のうちの一つを前記ユーザが分離できるようにする第三のルーチンをさらに有する、請求項 3 記載のプロセス制御コンフィギュレーションシステム。

【請求項 5】

前記表示ルーチンは、前記複数の操作変数のしるしを表示し、各操作変数に対して、前記複数の制御変数および補助変数のうちにそれに関連する一つがある場合にはそのしるしを表示するように構成される、請求項 4 記載のプロセス制御コンフィギュレーションシステム。

【請求項 6】

前記表示ルーチンは、現在関連付けられている操作変数ならびに制御変数および補助変数に対応するコンフィギュレーションに関連する現在のコンフィギュレーション条件数のしるしを表示するように構成される、請求項 5 記載のプロセス制御コンフィギュレーションシステム。

【請求項 7】

前記表示ルーチンは、自動的に生成されたコンフィギュレーションに関連する自動コンフィギュレーション条件数のしるしを表示するように構成される、請求項 6 記載のプロセス制御コンフィギュレーションシステム。

【請求項 8】

前記表示ルーチンは、第一の軸に沿って前記複数の制御変数および補助変数のすべてを

10

20

30

40

50

有し、第二の軸に沿って前記操作変数のすべてを有するプロセス行列に対応するコンフィギュレーションに関連するプロセス行列コンフィギュレーション条件数のしるしを表示するように構成される、請求項 6 記載のプロセス制御コンフィギュレーションシステム。

【請求項 9】

前記表示ルーチンは、前記複数の制御変数および補助変数のうちの利用可能な変数のしるしを表示するように構成され、該利用可能な変は、操作変数に関連付けされるべく利用可能である、請求項 3 記載のプロセス制御コンフィギュレーションシステム。

【請求項 10】

前記表示ルーチンは、前記利用可能な変数の各々の応答情報のしるしを表示するように構成されており、該応答情報は、前記操作変数のうちの前記一つに対する前記利用可能な変数の各々の応答を表す応答情報である、請求項 3 記載のプロセス制御コンフィギュレーションシステム。 10

【請求項 11】

前記利用可能な変数の各々の前記応答情報は、ゲイン指標、デッドタイム指標、優先順位指標、および時定数指標のうちの少なくとも一つを有する、請求項 3 記載のプロセス制御コンフィギュレーションシステム。

【請求項 12】

前記ゲイン指標は数を含む、請求項 11 記載のプロセス制御コンフィギュレーションシステム。

【請求項 13】

前記デッドタイム指標は数を含む、請求項 11 記載のプロセス制御コンフィギュレーションシステム。 20

【請求項 14】

前記制御変数および前記補助変数のうちの前記少なくとも一部の各々の前記応答情報は、ゲイン指標、デッドタイム指標、優先順位指標、および時定数指標のうちの少なくとも一つを有する、請求項 1 記載のプロセス制御コンフィギュレーションシステム。

【請求項 15】

前記制御変数および前記補助変数のうちの前記少なくとも一部の各々の前記応答情報は、ステップ応答に関連する情報を有する、請求項 1 記載のプロセス制御コンフィギュレーションシステム。 30

【請求項 16】

前記制御変数および前記補助変数のうちの前記少なくとも一部の各々の前記応答情報は、インパルス応答に関連する情報を有する、請求項 1 記載のプロセス制御コンフィギュレーションシステム。

【請求項 17】

前記制御変数および前記補助変数のうちの前記少なくとも一部の各々の前記応答情報は、ランプ応答に関連する情報を有する、請求項 1 記載のプロセス制御コンフィギュレーションシステム。

【請求項 18】

プロセスを制御するプロセス制御システムであって、 40

前記プロセス制御システムの各動作サイクル中に前記プロセスからの複数の測定入力に基づきかつ与えられた目標値のセットに基づいて前記プロセスを制御するように構成された複数の制御出力を前記プロセス制御システムの各動作サイクル中に生成するように構成された多重入力／多重出力制御コントローラと、

前記プロセス制御システムの各動作サイクル中に前記多重入力／多重出力コントローラによって利用される前記目標値のセットを作成するように構成されたオブチマイザとを備えており、

前記オブチマイザは、目的関数を有する線形計画法オブチマイザまたは二次計画法オブチマイザであり、前記オブチマイザは、所定の設定ポイントリミット内に制御変数のセットを維持し、所定の補助変数リミットのセット内に補助変数のセットを維持し、そして所 50

定の操作変数リミットのセット内に操作変数のセットを維持しながら、前記目的関数を最小化または最大化し、解がない場合には、前記設定ポイントリミットのうちの少なくとも一つが侵害されること可能にするように構成されている、プロセス制御システム。

【請求項 19】

前記オブチマイザは、前記制御関数のセットに対応する優先順位のセットを格納するように構成されており、前記オブチマイザは、前記制御設定ポイントリミットのうちの前記侵害される少なくとも一つを決定するために前記セットからの前記優先順位を利用する、請求項 18 記載のプロセス制御システム。

【請求項 20】

前記オブチマイザは、解が存在しない場合には、前記設定ポイントリミットおよび前記補助変数リミットのうちの少なくとも一つが侵害されることを可能にするように構成される、請求項 18 記載のプロセス制御システム。 10

【請求項 21】

前記オブチマイザは、前記制御変数のセットに対応する優先順位の第一のセットと、前記補助変数のセットに対応する優先順位の第二のセットとを格納するように構成されており、前記オブチマイザは、侵害されるべき、前記制御設定ポイントリミットおよび前記補助変数リミットのうちの前記少なくとも一つを決定するために、前記第一のセットからの優先順位と前記第二のセットからの優先順位とを利用する、請求項 20 記載のプロセス制御システム。

【請求項 22】

操作変数のセットの各々の変化に対する制御変数および補助変数よりなるセットの各々の反応を定義する応答行列であって、前記制御変数および補助変数よりなるセット内の制御変数と補助変数との数が第一の数に等しく、前記操作変数のセット内の操作変数の数が第二の数に等しい応答行列と、 20

前記プロセスの制御変数および補助変数の予測値のセットに基づきかつ前記プロセスの操作変数の現在値のセットに基いて最適動作ポイントを定義する目標操作変数値のセットとを生成するように構成され、制御変数および補助変数のセットの所定のサブセットの目標値のセットを生成するために予測制御変数および予測補助変数よりなるセット、予測操作変数のセット、ならびに前記応答行列を利用するように構成された、線形オブチマイザまたは二次オブチマイザであって、前記制御変数および補助変数よりなる予測値のセット内の制御変数および補助変数の予測値数が前記第一の数に等しく、前記操作関数の現在値のセット内の操作変数の現在値数が第二の数に等しく、前記予測制御変数および予測補助変数よりなるセット内の予測制御変数および補助変数の数が前記第一の数に等しく、前記制御変数および補助変数よりなるセットの前記所定のサブセット内の制御変数および補助変数の数が前記第一の数とは異なる、線形オブチマイザまたは二次オブチマイザと、 30

前記予測制御変数および予測補助変数よりなるセットと前記予測操作変数のセットとを生成するように構成され、前記プロセスの前記操作変数を制御するために操作制御信号のセットを生産するために前記制御変数および補助変数よりなるセットの前記所定のサブセットの前記目標値のセットを前記制御変数および補助変数よりなるセットの前記所定のサブセットの測定値と組み合わせるように構成された多重入力／多重出力コントローラであって、前記操作変数のセット内の前記操作制御信号の数が前記第二の数と等しい、多重入力／多重出力コントローラとを備えており、 40

前記線形オブチマイザまたは前記二次オブチマイザは、前記制御変数の各々を所定の設定ポイントに維持するとともに前記補助変数および前記操作変数の各々を所定のコンストレイントリミット内に維持しながら、目的関数を最大化または最小化する前記目標操作変数値のセットを生成するように構成され、

前記制御変数の各々を所定の設定ポイントに維持するとともに前記補助変数および前記操作変数の各々を所定のコンストレイントリミット内に維持する解が存在しない場合には、

前記オブチマイザは、前記制御変数の各々を所定の設定ポイントリミット内に維持するとともに前記補助変数および前記操作変数の各々をコンストレイントリミット内に維持し 50

ながら前記目的関数を最大化または最小化する前記目標操作変数値のセットを生成するように構成され、

前記制御変数の各々を所定の設定ポイントリミット内に維持するとともに前記補助変数および前記操作変数の各々を所定のコンストレイントリミット内に維持する解が存在しない場合には、前記オブチマイザは、前記制御変数に関連する優先順位に基づいて前記制御変数のうちの一または複数の変数が所定の設定ポイントリミットを侵害することを許容しながら、前記補助変数の各々を所定のコンストレイントリミット内に維持するとともに前記操作変数を所定のコンストレイントリミット内に維持して前記目的関数を最大化または最小化する前記目標操作変数値のセットを生成するように構成される、プロセスを制御するプロセス制御システム。

10

【請求項 2 3】

前記補助変数および前記操作変数の各々を所定のコンストレイントリミット内に維持する解が存在しない場合には、前記オブチマイザは、前記制御変数および前記補助変数に関連する優先順位に基づいて前記制御変数のうちの一または複数の変数が所定の設定ポイントリミットを侵害することと前記操作変数が所定のコンストレイントリミットを侵害することとを許容しながら前記操作変数を所定のコンストレイントリミット内に維持して前記目的関数を最大化または最小化する前記目標操作変数値のセットを生成するように構成される、請求項 2 2 記載のプロセス制御システム。

【請求項 2 4】

前記制御変数の各々を所定の設定ポイントリミット内に維持するとともに操作変数を所定のコンストレイントリミット内に維持する解が存在しない場合には、前記オブチマイザは、前記制御変数および前記補助変数に関連する優先順位に基づいて前記制御変数のうちの一または複数の変数が所定の設定ポイントリミットを侵害することと前記補助変数が所定のコンストレイントリミットを侵害することとを許容しながら、前記操作変数を所定のコンストレイントリミット内に維持して前記目的関数を最大化または最小化する前記目標操作変数値のセットを生成するように構成される、請求項 2 2 記載のプロセス制御システム。

20

【請求項 2 5】

複数の操作変数ならびに該操作変数の変化により影響を受けることが可能な複数の制御変数および補助変数を有したプロセスを制御する方法において、前記複数の操作関数が前記複数の制御変数および補助変数と数の点において異なっているプロセスを制御する方法であって、

30

プロセス制御を実行する際に利用するために前記複数の制御変数および補助変数よりなるサブセットを選択することと、

前記複数の制御変数および補助変数よりなる前記選択されたサブセットと前記複数の操作変数とを用いて制御行列を作成することと、

前記複数の制御変数および補助変数よりなる前記選択されたサブセットを入力として有し、前記複数の操作変数を出力として有する前記制御行列からコントローラを生成することと、

前記複数の制御変数および補助変数よりなる前記選択されたサブセットの目標値のセットによって定義され、前記複数の操作変数と前記複数の制御変数および補助変数に依存する目的関数を最小化または最大化するプロセス動作ポイントを選択することによりプロセス最適化を実行することと、

40

前記複数の制御変数および補助変数よりなる前記選択されたサブセットの前記目標値のセットと前記複数の制御変数および補助変数よりなる前記選択されたサブセットの測定値とから操作変数値のセットを作成するために、前記制御行列から生成されたコントローラを利用して多重入力／多重出力制御技術を実行することと、

前記プロセスを制御するために前記作成された操作変数値のセットを利用することとを有しており、

前記サブセットを選択することには、前記操作変数のうちの一つに対して最も応答性のある、前記制御変数または前記補助変数のうちの一つを選択することが含まれる方法。

50

【請求項 26】

前記操作変数のうちの一つに最も応答性がある変数として前記制御変数または前記補助変数のうちの一つを選択することには、少なくとも相互相関分析に基づいて、前記制御変数または前記補助変数のうちの一つを選択することが含まれる、請求項 25 記載の方法。

【請求項 27】

前記操作変数のうちの一つに最も応答性がある変数として前記制御変数または前記補助変数のうちの一つを選択することには、少なくとも経験則に基づいて、前記制御変数または前記補助変数のうちの一つを選択することが含まれる、請求項 25 記載の方法。

【請求項 28】

前記操作変数のうちの一つに最も応答性がある変数として前記制御変数または前記補助変数のうちの一つを選択することには、少なくとも前記制御変数または前記補助変数に関連する優先順位に基づいて、前記制御変数または前記補助変数のうちの一つを選択することが含まれる、請求項 25 記載の方法。 10

【請求項 29】

複数の操作変数ならびに該操作変数の変化により影響を受けることが可能な複数の制御変数および補助変数を有したプロセスを制御する方法において、前記複数の操作関数が前記複数の制御変数および補助変数と数の点において異なっているプロセスを制御する方法であって、

プロセス制御を実行する際に利用するために前記複数の制御変数および補助変数よりなるサブセットを選択することと、 20

前記複数の制御変数および補助変数よりなる前記選択されたサブセットと前記複数の操作変数とを用いて制御行列を作成することと、

前記複数の制御変数および補助変数よりなる前記選択されたサブセットを入力として有し、前記複数の操作変数を出力として有する前記制御行列からコントローラを生成することと、

前記複数の制御変数および補助変数よりなる前記選択されたサブセットの目標値のセットによって定義され、前記複数の操作変数と前記複数の制御変数および補助変数に依存する目的関数を最小化または最大化するプロセス動作ポイントを選択することによりプロセス最適化を実行することと、

前記複数の制御変数および補助変数よりなる前記選択されたサブセットの前記目標値のセットと前記複数の制御変数および補助変数よりなる前記選択されたサブセットの測定値とから操作変数値のセットを作成するために、前記制御行列から生成されたコントローラを利用して多重入力／多重出力制御技術を実行することと、 30

前記プロセスを制御するために前記作成された操作変数値のセットを利用することとを有しおり、

前記サブセット内の制御変数および補助変数の数が前記複数の操作変数内の操作変数の数よりも少ない、プロセスを制御する方法。

【請求項 30】

複数の操作パラメータを利用してプロセスの複数の制御パラメータおよび補助パラメータを制御するためにプロセッサ上で実施されるプロセス制御ルーチンの一部として利用されるように構成されたプロセス制御要素であって、 40

コンピュータ読取り可能媒体と、

前記コンピュータ読取り可能媒体上に格納され、各制御スキャン期間中に前記プロセスの多重入力／多重出力制御を実施するために前記プロセッサ上で実行されるように構成された機能ブロックとを備え、

該機能ブロックは、

前記複数の制御パラメータおよび補助パラメータに基づいて最適化基準を定義する目的関数であって、第一の数の制御パラメータおよび補助パラメータに基づいて最適化基準を定義する目的関数と、

各制御スキャン期間中に前記複数の制御パラメータおよび補助パラメータの最適化目標 50

値のセットを生成するために前記目的関数を利用する、線形計画法ルーチンまたは二次計画法ルーチンを含むオブチマイザルーチンと、

前記複数の操作パラメータに前記複数の制御パラメータおよび補助パラメータの所定のサブセットを関連付け、該所定のサブセット内の制御パラメータおよび補助パラメータの数が前記第一の数に等しく、前記複数の操作パラメータ内の操作パラメータの数が前記第一の数に等しい、制御行列と、

前記制御行列と前記複数の制御変数および補助変数よりなる前記サブセットの前記目標値とを用いて、各制御スキャン期間中に、前記複数の操作パラメータの各々に対して制御信号を生成し、該制御信号は、前記複数の制御パラメータおよび補助パラメータの前記サブセットの前記最適目標値に前記複数の制御パラメータおよび補助パラメータの前記サブセットを移動するべく決定される、多重入力／多重出力制御ルーチンとを有する、プロセス制御要素。

10

【請求項 31】

複数の操作パラメータを利用してプロセスの複数の制御パラメータおよび補助パラメータを制御するためにプロセッサ上で実施されるプロセス制御ルーチンの一部として利用されるように構成されたプロセス制御要素であって、

コンピュータ読取り可能媒体と、

前記コンピュータ読取り可能媒体上に格納され、各制御スキャン期間中に前記プロセスの多重入力／多重出力制御を実施するために前記プロセッサ上で実行されるように構成された機能ブロックとを備え、

20

該機能ブロックは、

前記複数の制御パラメータおよび補助パラメータに基づいて最適化基準を定義する目的関数と、

各制御スキャン期間中に前記制御パラメータおよび前記補助パラメータに対して最適化目標値のセットを生成すべく前記目的関数を利用するオブチマイザルーチンと、

前記複数の操作パラメータに前記複数の制御パラメータおよび補助パラメータよりなる所定のサブセットを関連付ける制御行列と、

前記制御行列と前記複数の制御変数および補助変数よりなる前記サブセットの前記目標値とを用いて、各制御スキャン期間中に、前記複数の操作パラメータの各々に対して制御信号を生成する多重入力／多重出力制御ルーチンであって、該制御信号は、前記複数の制御パラメータおよび補助パラメータよりなる前記サブセットの前記最適目標値に前記複数の制御パラメータおよび補助パラメータよりなる前記サブセットを移動するように決定される、多重入力／多重出力制御ルーチンとを有し、

30

前記機能ブロックは、制御パラメータ設定ポイントのセットと補助パラメータリミットおよび操作パラメータリミットよりなるセットとを格納する格納装置を備え、前記オブチマイザルーチンは、前記制御パラメータを前記制御パラメータ設定ポイントに位置付け、前記補助パラメータおよび操作パラメータを前記補助パラメータリミットおよび前記操作パラメータリミット内に納め、前記目的関数を最小化または最大化する結果になるように前記操作パラメータの前記最適目標値のセットを決定するように構成され、

前記格納装置は制御パラメータ設定ポイントリミットのセットも格納しており、前記制御パラメータを前記制御パラメータ設定ポイントリミットに維持し、前記補助パラメータおよび前記操作パラメータを前記補助パラメータリミットおよび前記操作パラメータリミット内に維持する解が存在しない場合には、前記オブチマイザルーチンは、前記制御パラメータの各々を前記制御パラメータ設定ポイントリミット内に維持し、前記補助パラメータおよび前記操作パラメータの各々を前記補助パラメータリミットおよび前記操作パラメータリミット内に維持しながら、前記目的関数を最大化または最小化する前記操作パラメータの前記最適目標値のセットを生成するように構成され、

40

前記格納装置は前記制御パラメータの優先順位指標のセットも格納しており、前記制御パラメータの各々を前記制御パラメータ設定ポイントリミット内に維持し、前記補助パラメータおよび前記操作パラメータの各々を前記補助パラメータリミットおよび操作パラメ

50

ータリミット内に維持する解が存在しない場合には、前記オブチマイザルーチンは、前記補助パラメータの前記優先順位指標に基づいて前記制御パラメータのうちの一または複数
が前記制御パラメータ設定ポイントを侵害することを許容しながら、前記制御パラメータ
の各々を前記制御パラメータ設定ポイントリミット内に維持して前記目的関数を最大化ま
たは最小化する前記目標操作パラメータのセットを生成するように構成され、

前記格納装置は前記補助パラメータの優先順位指標のセットも格納しており、前記制御
パラメータの各々を前記制御パラメータ設定ポイントリミット内に維持し、前記補助パラ
メータおよび前記操作パラメータの各々を前記補助パラメータリミットおよび前記操作パ
ラメータリミット内に維持する解が存在しない場合には、前記オブチマイザルーチンは、
前記補助パラメータの前記優先順位指標に基づいて前記補助パラメータのうち少なくとも
一つが前記補助パラメータリミットを侵害することを許容しながら前記目的関数を最大
化または最小化する前記目標操作パラメータのセットを生成するように構成される、プロ
セス制御要素。

【請求項 3 2】

第二の数の操作変数により制御される第一の数の制御変数および補助変数を有するプロ
セスの制御を実行する方法であって、

前記操作変数の各々の変化に対する前記制御変数および前記補助変数の各々の応答を定
義するステップ応答行列を決定することと、

操作変数の数と同一またはそれより小さい数の制御変数および補助変数を有する、前記
制御変数および前記補助変数のサブセットを選択することと、

前記制御変数および前記補助変数の前記選択されたサブセットと前記操作変数とよりな
る前記応答行列内の前記応答から正方制御行列を作成することと、

前記プロセスの各スキャン中において、

前記制御変数および前記補助変数の前記選択されたサブセットの各々の測定値を取得す
ることと、

前記制御変数および前記補助変数の前記選択されたサブセットの各々に対して最適動作
目標値を計算することと、

操作パラメータ信号のセットを生成するために、前記制御変数および前記補助変数の前
記選択されたサブセットの前記各々の前記目標値と、前記制御変数および前記補助変数の
前記選択されたサブセットの前記測定値と、前記制御行列とを用いて多重入力／多重出力
制御ルーチンを実行することと、

前記プロセスを制御するために前記操作パラメータ信号を用いることとを有しており、

前記サブセットを選択することには、前記操作変数のうちの一つに対して最も応答性
のある変数として前記制御変数または前記補助変数のうちの一つを選択することが含まれる
、プロセス制御を実行する方法。

【請求項 3 3】

前記操作変数のうちの一つに最も応答性がある変数として前記制御変数または前記補助
変数のうちの一つを選択することには、少なくとも相互相関分析に基づいて、前記制御変
数または前記補助変数のうちの一つを選択することが含まれる、請求項 3 2 記載の方法。

【請求項 3 4】

前記操作変数のうちの一つに最も応答性がある変数として前記制御変数または前記補助
変数のうちの一つを選択することには、少なくとも経験則に基づいて、前記制御変数また
は前記補助変数のうちの一つを選択することが含まれる、請求項 3 2 記載の方法。

【請求項 3 5】

前記操作変数のうちの一つに最も応答性がある変数として前記制御変数または前記補助
変数のうちの一つを選択することには、少なくとも前記制御変数または前記補助変数に関
連する優先順位に基づいて、前記制御変数または前記補助変数のうちの一つを選択するこ
とが含まれる、請求項 3 2 記載の方法。

【発明の詳細な説明】

【技術分野】

10

20

30

40

50

【0001】

本発明は、一般的に、プロセス制御システムに関するものであり、さらに詳細には、プロセス制御システムにおける最適モデル予測コントローラの利用に関するものである。

【背景技術】

【0002】

本出願は、「統合型モデル予測制御およびオペチマイザ機能ブロックのための設定および閲覧用表示部」という表題の2002年12月5日出願された米国特許出願第10/310,416号の一部継続出願であり、この出願に基づいて優先権を主張するものであり、前記米国特許出願は、「統合型モデル予測制御およびオペチマイザ機能ブロックのための設定および閲覧用表示部」という表題の2002年9月11日出願された米国特許出願第10/241,350号の一部継続出願であり、この出願に基づいて優先権を主張するものである。これらの出願は本明細書において参照することによりあらゆる観点からそのすべての内容をここに援用するものである

化学プロセス、石油プロセス、または他のプロセスにおいて利用される分散型プロセス制御システムまたは拡張縮小可能型プロセス制御システムの如きプロセス制御システムは、アナログバス、デジタルバス、またはアナログ／デジタルを組み合わせたバスを介して、相互に、少なくとも一つのホストワークステーションもしくはオペレータワークステーションに、およびフィールドデバイスに、通信可能に接続された一または複数のプロセスコントローラを備えているのが普通である。フィールドデバイスは、たとえば、バルブ、バルブポジショナ、スイッチ、およびトランスミッタ（たとえば、温度センサ、圧力センサおよび流量センサ）などであり、バルブの開閉およびプロセスパラメータの測定の如きプロセス内の機能を実行しうる。プロセスコントローラは、フィールドデバイスにより作成されるプロセス測定値および／またはこれらのフィールドデバイスに関連する他の情報を表す信号を受信し、この情報を利用して制御ルーチンを実施し、次いで、制御信号を生成する。この制御信号は、プロセスの動作を制御すべく上述のバスを介してフィールドデバイスに送信される。フィールドデバイスおよびコントローラからの情報は、オペレータワークステーションにより実行される一または複数のアプリケーションに利用できるようにされているのが普通であり、このことにより、オペレータは、プロセスの現在の状況の閲覧、プロセス動作の修正などの如きプロセスに関連するいかなる所望の操作でさえも実行することができる。

【0003】

プロセスコントローラは、流量制御ループ、温度制御ループ、圧力制御ループなどの如きプロセスに対して定義されるまたはプロセス内に実装される複数のさまざまなループの各々に対してさまざまなアルゴリズム、サブルーチン、制御ループ（これらはすべて制御ルーチンである）を実行するようにプログラムされているのが普通である。一般的に言えば、このような制御ループのそれぞれは、アナログ入力（AI）機能ブロックの如き一または複数の入力ブロックと、比例微分積分（PID）制御機能ブロックまたはファジー論理制御機能ブロックの如き単一出力制御ブロックと、アナログ出力（AO）機能ブロックの如き単一出力ブロックとを備えている。これらの制御ループは、単一プロセス入力を制御すべく用いられるバルブ位置などの如き単一制御出力を制御ブロックが生成するので、単一入力／単一出力制御を実行することが普通である。しかしながら、特定の場合には、一を超える単一プロセス入力により被制御プロセス変数が影響を受けるので、そして事実上、各プロセス入力が複数のプロセス出力の状態に影響を与えうるので、複数の独立に動作する単一入力制御ループ／単一出力制御ループを利用することは非常に効果的であるとは言えない。このような例としては、たとえば、二つの流入配管により充填され、単一の流出配管により空されるタンクを備えるプロセスにおいて、各配管が異なるバルブにより制御され、タンクの温度、圧力、および処理量が所望の数値またはその近傍になるように制御されるような場合が挙げられる。上述のように、タンクの処理量、温度、および圧力の制御は、個別の処理制御ループ、個別の温度制御ループ、および個別の圧力制御ループを用いて実行されうる。しかしながら、この場合、温度制御ループが、タンク内の温度を

制御するために入力バルブの一つの設定を変えるよう作動すると、タンク内の圧力が上昇し、これにより、例えば圧力ループが圧力を下げるために排出バルブを開放しうる。次いで、この動作により、処理量制御ループが入力バルブの一つを閉鎖し、これが温度に影響を与え、そのため温度制御ループがまた別の動作しうる。この例から理解されるように、単一入力／単一出力制御ループにより、プロセス出力（この場合は処理量、温度および圧力）が、安定した状態に決して達することなく振動してしまうというような受け入れられない様態で動作することになる。

【発明の開示】

【発明が解決しようとする課題】

【0004】

10

そこで、特定の被制御プロセス変数に対する変化が複数のプロセス変数または出力に影響を与えるような状況においてプロセス制御を行うべく、モデル予測制御（MPC）または他のタイプの高度制御が用いられてきた。1970年代後半から、モデル予測制御の実施に関する多数の成功例が報告されており、MPCはプロセス業界における高度多重変数制御の主たる形式となっている。さらに、MPCは、分散型制御システム内において分散型制御システム層用ソフトウェアとして実施されている。米国特許番号第4,616,308および同4,349,869には、プロセス制御システム内で用いることができるMPCコントローラが概説されている。

【0005】

20

一般的に、MPCとは、複数のプロセス入力の各々の変化が複数のプロセス出力の各々に与える影響を測定し、次いで、この測定された応答を用いて制御行列またはプロセスのモデルを作成する、多重入力／多重出力制御方法のことである。プロセスモデルまたは制御行列（これは、一般的にプロセスの定常状態の動作を定義する）は、数学的に反転され、次いで、多重入力／多重出力コントローラとしてまたはその中で用いられ、プロセス入力に対してもたらされる変化に基づいてプロセス出力を制御する。場合によっては、プロセスモデルは各プロセス入力のプロセス出力応答曲線（通常はステップ応答曲線）として表され、これらの曲線は、例えば各プロセス入力に提供される一連の擬似ランダムステップ変化に基づいて作成されうる。これらの応答曲線は、公知の方法でプロセスをモデル化するために用いることができる。モデル予測型制御は当該技術分野では公知であるため、本明細書内では詳細な内容の説明は省略するが、Qin, S. JoeおよびThomas A. Badgwell 30
による「産業用モデル予測型制御技術の展望」（An Overview of Industrial Model Predictive Control Technology）, AIChE Conference, 1996年、に記載されている。

【0006】

MPCは、非常に効果的で役立つ制御技術であることがわかっており、プロセス最適化と関連して利用されている。MPCを用いたプロセスを最適化するために、オプチマイザは、MPCルーチンによって決定される一または複数のプロセス入力変数を最小化または最大化することによって、当該プロセスを最適ポイントで実行することができる。この技術はコンピュータ的には可能であるが、経済的な見地からプロセスを最適化するためには、例えばプロセスの経済的な動作（プロセス流量または品質など）の改善に著しい影響を与えるようなプロセス変数を選択する必要がある。財務的または経済的な観点からプロセス 40
を最適ポイントで動作させるには、通常、単一のプロセス変数だけでなく、多くのプロセス変数を相互に併用して制御する必要がある。

【0007】

MPCによるダイナミックな最適化を行うための解決策として、二次計画法技術、または内点方法などのようなより現代的な技術を用いた最適化が提案されている。これらの方法によって、最適解が決定され、オプチマイザは、プロセスダイナミクス、現行のコンストレイント、および最適化目標を考慮して、コントローラ出力（つまりプロセスの操作変数）の移動量（move）をコントローラに提供する。しかし、このアプローチはコンピュータに莫大な負荷をかけるものであり、現行の技術水準では実際上、実現可能ではない。

50

【0008】

MPCを用いる多くの場合において、プロセス内で利用できる操作変数（つまりMPCルーチンの制御出力）の数は該プロセスの制御変数の数（つまり特定の設定ポイントになるよう制御されるべきプロセス変数の数）を上回る。その結果、大抵は、最適化およびコンストレイントの扱いに利用可能な自由度が多くある。理論上は、このような最適化を行うためには、プロセスの最適動作ポイントを定義する、プロセス変数、コンストレイント、リミットおよび経済的要因で表される値を算出しなければならない。多くの場合、これらのプロセス変数は制約された変数である。なぜなら、これらのプロセス変数は、プロセスの物理的性質に関連するリミットを有しており、このリミットにプロセス変数が属しかつその中に維持される必要があるからである。例えば、タンクのレベルを表すプロセス変数は、実際のタンクが物理的に到達可能な最大レベルと最小レベルに制限される。最適化関数は、コンストレイント変数または補助変数の各々に関連して、プロフィットが最大になりコストが最小になるようなレベルで作動するよう、コストおよび／またはプロフィットを計算しうる。次いで、これらの補助変数の測定値は入力としてMPCルーチンに提供され、MPCルーチンは、最適化ルーチンが定義する補助変数の作動ポイントと等しい設定ポイントを持つ制御変数として取り扱うことができる。

【0009】

プロセスへの制御入力（すなわち、制御ルーチンによりもたらされる操作変数）の数が制御されるプロセス変数（すなわち、コントローラへの入力）の数に等しいスクエア制御においてのみ、MPCは、アプリケーションに必要な性能に対して最大の成果を挙げることが多い。しかしながら、補助コンストレイント変数の数にプロセス制御変数の数を加えたものは操作変数の数よりも大きいことがほとんどである。このような非スクエアコンフィギュレーションのMPCを実施すると、受け入れられないような劣化した性能をもたらすことになる。

【0010】

操作変数の数と等しい数の制御変数とコンストレイント変数とよりなるセットを動的に選択し、この操作変数の次の移動量を決定するためにオンライン状態でまたはプロセス動作中にコントローラを生成することにより上述の問題を解決しようと他の人達は試みていたと考えられる。しかしながら、この技術はコンピュータ的観点から高価なものである。なぜならば、この技術は、行列反転を応用しており、たとえばプロセスコントローラにおいて機能ブロックとして実行されるMPCのような場合には利用できないことがあるからである。これと同様に重要なことは、生成されたコントローラの入力と出力との組み合わせによってはコントローラが不良状態に陥り、これにより、許容することができない動作をおこすこともある。コントローラの設定をオフライン状態で行う場合、コントローラの調整を検証し、向上することができるが、このような作業はオンライン動作に対して過度の負担になり、コントローラのレベルにおいて実施することは現実的には不可能なことである。

【課題を解決するための手段】

【0011】

最適化ルーチンおよび多重入力／多重出力制御ルーチンを実現する統合型最適化・制御ブロック作成または閲覧する際に利用されるプロセス制御コンフィギュレーションシステムが提供されている。このコンフィギュレーションシステムにより、オペチマイザルーチンまたは制御ルーチンをユーザが表示または設定できるようになる。たとえば、格納ルーチンは、最適化ルーチンおよび／または制御ルーチンにより用いられる複数の制御変数および補助変数ならびに複数の操作変数に属する情報を格納し、表示ルーチンは、複数の制御変数および補助変数ならびに複数の操作変数に属する情報に関する表示画面をユーザに提供しうる。

【0012】

一つの実施例では、格納ルーチンは、制御変数および補助変数の少なくとも一部の各々についての応答情報を格納する。制御変数または補助変数の応答情報は、各操作変数に対

する制御変数または補助変数の各応答を表す情報を有しうる。たとえば、応答は、ステップ応答、インパルス応答、ランプ応答などであってもよい。表示ルーチンは、ユーザに応答情報を表示しうる。たとえば、ユーザが操作変数を特定し、表示ルーチンがその特定の操作変数に対する制御変数および補助変数のうちの一または複数の変数の応答を表示してもよい。

【0013】

他の態様では、プロセスを制御するプロセス制御システムは、多重入力／多重出力コントローラとオペチマイザとを備えている。多重入力／多重出力コントローラは、プロセス制御システムの各動作サイクル中に、プロセスからの複数の測定入力に基づくとともにプロセス制御システムの各動作サイクル中に多重入力／多重出力に提供された目標値のセットに基づいてプロセスを制御するように構成される複数の制御出力を生成する。オペチマイザは、プロセス制御システムの各動作サイクル中に多重入力／多重出力コントローラにより利用される目標値のセットを作成する。オペチマイザは、制御変数を所定の設定ポイントリミット内に維持し、補助変数のセットを所定の補助変数リミットのセット内に維持し、操作変数のセットを所定の操作変数リミットのセット内に維持しながら、目的関数を最小化または最大化するように試みる。オペチマイザが解を決定できない場合、該オペチマイザは、設定ポイントリミットのうちの少なくとも一つを侵害することを許容しながら目的関数を最小化または最大化するように試みる。

10

【0014】

他の態様では、複数の操作変数ならびに複数の制御変数および補助変数を有するプロセスを制御するプロセス制御技術は、プロセス制御を実行する際に利用する制御変数と補助変数とよりなるサブセットを選択することを有してしており、選択された制御変数および補助変数の内の少なくとも一つは、操作変数のうちの一つに対して最も応答性が高いということに基づいて選択される。これらの選択された制御変数および補助変数ならびに操作変数を用いて制御行列が作成され、この制御行列からコントローラが生成される。このコントローラへの入力は選択された制御変数および補助変数を含み、このコントローラの出力は、操作変数を含む。最適化は、目的関数を最小化または最大化するプロセス動作ポイントを選択することにより実行され、このプロセス動作ポイントは、選択された制御変数および補助変数に対する目標値のセットにより定義される。コントローラを用いて多重入力／多重出力制御技術を実行し、上述の目標値から操作変数値のセットを作成する。

20

30

【発明を実施するための最良の形態】

【0015】

ここで、図1において、プロセス制御システム10はプロセスコントローラ11を備え、該プロセスコントローラ11は、データヒストリアン12と、各々がディスプレイスクリーン14を有する一または複数のホストワークステーションまたはコンピュータ13（いかなる種類のパーソナルコンピュータ、ワークステーションなどでもよい）と通信可能に接続される。コントローラ11は、入力／出力（I/O）カード26、28を介してフィールドデバイス15～22にも接続される。データヒストリアン12は、データを格納するための所望の種類のメモリおよび所望または公知のソフトウェア、ハードウェア、またはファームウェアを有する所望の種類のデータ収集ユニットであってよく、ワークステーション13のうちの一つとは分離されていても（図1に示すように）、その一部であってもよい。コントローラ11は、例えば、フィッシャーローズマウントシステムズ社により販売されるDeltaV（登録商標）コントローラで、例えば、イーサネット（R）接続または他の所望の通信ネットワーク29を通してホストコンピュータ13とデータヒストリアン12とに通信可能に接続されてよい。通信ネットワーク29には、ローカルエリアネットワーク（LAN）、ワイドエリアネットワーク（WAN）、電気通信ネットワークなどの形態があり、有線または無線技術を用いて実現される。コントローラ11は、例えば標準的な4-20ミリアンペア装置と関連する、および／または FOUNDATION（登録商標）フィールドバスプロトコル（フィールドバス）、HART（登録商標）プロトコルなどのようなスマート通信プロトコルと関連する、所望のハードウェアおよびソフトウェアを用いてフィールドデバイス15～22

40

50

と通信可能に接続される。

【0016】

フィールドデバイス15~22は、センサ、バルブ、トランスミッタ、ポジショナなど、いかなる種類の装置でもよく、I/Oカード26、28は、所望の通信プロトコルまたはコントローラプロトコルに従ういかなる種類のI/O装置でもよい。図1に示す実施例では、フィールドデバイス15~18は、アナログ回線を通してI/Oカード26と通信する標準的な4-20ミリアンペア装置であり、フィールドデバイス19~22は、フィールドバスプロトコル通信を用いてデジタルバスを介してI/Oカード28と通信する、フィールドバスフィールドデバイスのようなスマート装置である。当然、フィールドデバイス15~22は、あらゆる標準規格または将来開発されるプロトコルを含む、所望する他のいかなる標準規格またはプロトコルに従うものでもよい。

【0017】

コントローラ11は、プラント10内に分散され、内部に少なくとも一つのプロセッサを有する、多くのコントローラのうちの一つであり、一または複数のプロセス処理ルーチンを実行または監視し、該ルーチンは、その内部に記憶されるかまたはそれに関連する制御ループを有してもよい。コントローラ11はまた、装置15~22、ホストコンピュータ13、およびデータヒストリアン12と通信し、所望の方法でプロセスを制御する。本明細書に記載される制御ルーチンまたは要素はいかなるものも、所望する場合には、その一部を別のコントローラまたは他の装置に実現または実行させてもよいという点に留意すべきである。同様に、プロセス制御システム10内で実現される、本明細書に記載の制御ルーチンまたは要素は、ソフトウェア、ファームウェア、またはハードウェアなどを含む、いかなる形態でもよい。この点に関して、プロセス制御要素は、例えばコンピュータで読取り可能な媒体に記憶されたルーチン、ブロック、またはモジュールを含むプロセス制御システムの、いかなる部品または一部分であってもよい。モジュール、またはサブルーチン、サブルーチンの部品（たとえば、コード行）などの制御プロシージャの部品である、制御ルーチンは、はしご論理、シーケンシャルファンクションチャート、機能ブロック図、オブジェクト指向型プログラミング、または他のいかなるソフトウェアプログラミング言語または設計パラダイムを用いた、所望するいかなるソフトウェアのフォーマットで実現してもよい。同様に、制御ルーチンは、例えば、一または複数のEPROM、EEPROM、特定用途集積回路（ASIC）、または他のハードウェア要素もしくはファームウェア要素内にハードコードされてもよい。さらに、制御ルーチンは、図形設計ツールまたは他の種類のソフトウェア／ハードウェア／ファームウェアのプログラミングツールもしくは設計ツールを含め、何らかの設計ツールを用いて設計されてもよい。このように、コントローラ11は、所望の方法で、制御戦略または制御ルーチンを実行するように構成されてよい。

【0018】

一つの実施例において、コントローラ11は、一般的に機能ブロックと称されるものを用いて制御戦略を実行する。この戦略において、各機能ブロックは、全体の制御ルーチンの部品またはオブジェクトであり、他の機能ブロック（リンクと呼ばれる通信によって）と関連して動作し、プロセス制御システム10内のプロセス制御ループを実行する。機能ブロックは通常、トランスミッタ、センサまたは他のプロセスパラメータ測定装置と関連する入力機能の如き入力機能、PID制御、ファジー論理制御などを実行する制御ルーチンと関連する制御機能の如き制御機能、または、バルブのような一部の装置の動作を制御する出力機能の一つを実行し、プロセス制御システム10内において何らかの物理的な機能を実行する。当然、ハイブリッド機能ブロックおよび他の種類の機能ブロックも存在する。機能ブロックは、コントローラ11内に記憶されてこれにより実行されてもよいが、これは通常、これらの機能ブロックが標準的な4-20ミリアンペア装置、およびHART装置のような何らかの種類のスマートフィールドデバイスに用いられるかもしくはこれらと関連する場合であり、またはフィールドバス装置の場合のようにフィールドデバイス自体の内部に記憶されこれにより実行されてもよい。ここでは、制御システムについて、オブジェクト指向型プログラミングパラダイムを用いる機能ブロック制御戦略を用いて説明してい

るが、制御戦略または制御ループもしくは制御モジュールは、はしご論理、シーケンシャルファンクションチャートなどの他の規約を用いて、または他の所望のプログラミング言語またはプログラミングパラダイムを用いて実行または設計されてもよい。

【0019】

図1の拡大ブロック30に示すように、コントローラ11は、ルーチン32、34として示される複数の単一ループ制御ルーチンを有してよく、また制御ループ36として示される一または複数の高度制御ループを実行してもよい。このような各ループは通常、制御モジュールと称される。単一ループ制御ルーチン32は、適切なアナログ入力(AI)機能ブロックおよびアナログ出力(AO)機能ブロックに接続された単一入力/単一出力ファジー論理制御ブロックを用いて信号ループ制御を実行し、単一ループ制御ルーチン34は、適切なアナログ入力(AI)機能ブロックおよびアナログ出力(AO)機能ブロックに接続された単一入力/単一出力PID制御ブロックを用いて信号ループ制御を実行するものとして示され、これらの機能ブロックは、バルブのようなプロセスコントローラと関連してもよく、温度トランスミッタおよび圧力トランスミッタのような測定装置と関連してもよく、またプロセス制御システム10内の他の装置と関連してもよい。高度制御ループ36は、複数のAI機能ブロックに通信可能に接続された入力と複数のAO機能ブロックに通信可能に接続された出力とを有する高度制御ブロック38を含むものとして示されるが、高度制御ブロック38の入力および出力は、他の所望の機能ブロックまたは制御要素と通信可能に接続され他の種類の入力を受信し他の種類の制御出力を送信してもよい。後述するが、高度制御ブロック38は、モデル予測制御ルーチンとオプチマイザとを統合して、プロセスまたはプロセスの一部の最適制御を実行する制御ブロックでもよい。本明細書内では高度制御ブロックはモデル予測制御(MPC)ブロックを含むものとして述べられるが、ニューラルネットワークモデリングまたは制御ルーチン、多変数ファジー論理制御ルーチンなどの、他の多重入力/多重出力制御ルーチンまたはプロシージャでもよい。高度制御ブロック38を含む図1に示される機能ブロックは、コントローラ11により実行されるか、またはワークステーション13のうちの一つもしくはフィールドデバイス19-22のうちの一つのような他の処理装置内に位置しこれらにより実行されうことは理解されるであろう。

【0020】

図1に示すように、ワークステーション13のうちの一つは高度制御ブロック生成ルーチン40を有し、該ルーチンは、高度制御ブロック38を作成、ダウンロード、および実行するのに用いられる。高度制御ブロック生成ルーチン40は、ワークステーション13内のメモリに格納されプロセッサにより実行されてよいが、これに加えてまたはこれに代えて、該ルーチン(またはその一部)は、所望する場合は、プロセス制御システム10内の他のデバイス内に格納されこれによって実行されてもよい。一般的に、高度制御ブロック生成ルーチン40は、本明細書でさらに記載する高度制御ブロックを作成し該高度制御ブロックをプロセス制御システム内に接続する制御ブロック作成ルーチン42と、高度制御ブロックにより収集されたデータに基づいてプロセスのためのプロセスモデルまたはその一部を作成するプロセスモデル化ルーチン44と、プロセスモデルから高度制御ブロックのための制御論理パラメータを作成し、これらの制御論理パラメータを、プロセス制御に用いるために高度制御ブロック内に記憶またはダウンロードする制御論理パラメータ作成ルーチン46と、高度制御ブロックと併せて用いるオプチマイザを作成するオプチマイザルーチン48とを有する。これらのルーチン42、44、46、48は、一連の異なるルーチンから構成されうる。この一連のルーチンには、プロセス出力を受信するように構成された制御入力部と制御信号をプロセス入力部へ提供するように構成された制御出力部とを有する高度制御要素を作成する第一のルーチンと、プロセス制御ルーチン(所望のコンフィギュレーションルーチンでよい)内の高度制御要素をユーザがダウンロードし通信可能に接続できるようにする第二のルーチンと、高度制御要素を用いて各プロセス入力に対し励起波形を提供する第三のルーチンと、高度制御要素を用いて励起波形に対する各プロセス出力の応答を反映するデータを収集する第四のルーチンと、高度制御ブロックのための入力のセットを選択するまたはユーザが選択できるようにする第五のルーチンと、プロセスモデルを作成する第六の

10

20

30

40

50

ルーチンと、プロセスモデルから高度制御論理パラメータを作成する第七のルーチンと、高度制御論理および必要な場合はプロセスモデルを高度制御要素内に配置して高度制御要素がプロセスを制御できるようにする第八のルーチンと、高度制御ブロック38内で用いるオブチマイザを選択するまたはユーザが選択できるようにする第九のルーチンとが含まれる。

【0021】

図2は、プロセス50に通信可能に連結された高度制御ブロック38の一つの実施例を更に詳細に示したブロック図である。高度制御ブロック38は、他の機能ブロックに提供する操作変数 MV のセットを生成し、これらの他の機能ブロックはプロセス50の制御入力に接続されることがこの図から理解される。図2に示すように、高度制御ブロック38は、MPCコントローラブロック52と、オブチマイザ54と、目標変換ブロック55と、ステップ応答モデルまたは制御行列56と、入力処理／フィルタブロック58とを有している。MPCコントローラ52は、標準的な $M \times M$ 正方形（ M は1を超える任意の数字でよい）MPCルーチンまたはプロシージャで、出力と同数の入力を有する。MPCコントローラ52は、入力として、プロセス50内で測定される N 個の制御変数 CV および補助変数 AV （値のベクトル）よりなるセットと、未来のある時期にプロセス50に提供される周知のまたは予想される変化または外乱である外乱変数 DV のセットと、目標変換ブロック55から提供される定常状態目標制御変数 CV_T および補助変数 AV_T よりなるセットとを受け取る。MPCコントローラ52は、これらの入力を用いて M 個の操作変数 MV よりなるセットを（制御信号の形で）作成し、操作変数 MV 信号を供給してプロセス50を制御する。

10

20

【0022】

さらに、MPCコントローラ52は、制御変数 CV 、補助変数 AV および操作変数 MV の各々の予測ホライズン上の予測値を表す、予測定常状態制御変数 CV_{ss} のセットと、予測定常状態補助変数 AV_{ss} のセットと、予測定常状態操作変数 MV_{ss} のセットとを算出して入力処理／フィルタブロック58に提供する。入力処理／フィルタブロック58は、制御変数 CV_{ss} 、補助変数 AV_{ss} 、および操作変数 MV_{ss} の上述の決定された予測定常状態値を処理し、これらの変数に対するノイズおよび予測し得ない外乱の影響を減少させる。入力処理／フィルタブロック58は、ローパスフィルタ、またはこれらの値に対するノイズ、モデル化エラー、および外乱の影響を減少させる他のいかなる入力処理をも含んでもよく、またフィルタ処理された制御変数 CV_{ssfil} 、補助変数 AV_{ssfil} 、および操作変数 MV_{ssfil} をオブチマイザ54に提供する、ことは理解されるであろう。

30

【0023】

オブチマイザ54は、この例では線形計画法（LP）オブチマイザであり、選択ブロック62から提供されうる目的関数（OF）を用いてプロセスの最適化を行う。あるいは、オブチマイザ54は二次計画法オブチマイザ、つまり線形モデルと二次目的関数を有するオブチマイザでもよい。一般的に、目的関数OFは、複数の制御変数、補助変数、および操作変数の各々に関連するコストまたはプロフィットを特定し、オブチマイザ54は、この目的関数を最大化または最小化することによりこれらの変数の目標値を設定する。選択ブロック62は、オブチマイザ54に提供する目的関数OFを、プロセス50の最適動作を定めるさまざまな方法を数学的に表し、前もって格納された目的関数64のセットのうちの一つとして選択してもよい。例えば、ある前もって格納された目的関数64はプラントのプロフィットを最大化するよう構成され、別の目的関数64は供給が不足している特定の原材料の使用を最低限に抑えるよう構成され、また別の目的関数64はプロセス50内で製造される製品の品質を最大化するよう構成されてもよい。一般的に、目的関数は、制御変数、補助変数および操作変数のそれぞれの変位にともなうコストまたはプロフィットを用いて、制御変数 CV の設定ポイント値または範囲と補助変数 AV および操作変数 MV のリミットによって定められ許容されるポイントのセット内において最適なプロセス動作ポイントを決定する。当然、本明細書に記載されるものに代えてまたはこれに加えて、原材料の使用やプロフィット率などの複数の懸念事項の各々をある程度最適化するような目的関数を含む所望の目的関数を用いることもできる。

40

50

【0024】

上述の目的関数64のうちの一つを選択するために、ユーザまたはオペレータは、オペレータ端末またはユーザ端末（たとえば、図1のワークステーション13の一つ）上で目的関数64のうちの一つを選択することにより、使用する目的関数64を提示してもよく、この選択は入力66を介して選択ブロック62に提供される。入力66に応答して、選択ブロック62は選択された目的関数OFをオブチマイザ54に提供する。当然、ユーザまたはオペレータはプロセスの動作中に使用する目的関数を変更することができる。ユーザが目的関数を提供または選択しない場合には、所望であれば、デフォルト目的関数を用いてもよい。可能なデフォルト目的関数の一つを以下に詳しく説明する。高度制御ブロック38の一部として示されているが、さまざまな目的関数を図1のオペレータ端末13に格納し、これらの目的関数のうちの一つを高度制御ブロック38の作成中または生成中に該ブロックに提供してもよい。

【0025】

目的関数OFに加えて、オブチマイザ54は入力として、制御変数設定ポイントのセット（プロセス50の制御変数CVのためにオペレータが特定した設定ポイントであるのが一般的であり、オペレータまたは他のユーザによって変更することができる）と、これらの制御変数CVの各々に関連する範囲および重み付けまたは優先順位とを受け取る。さらにオブチマイザ54は、プロセス50の制御に用いられる、補助変数AVのための範囲またはコンストレイントリミットのセットおよび重み付けまたは優先順位のセットと操作変数MVのリミットのセットとを受け取る。一般的には、補助変数および操作変数の範囲が補助変数および操作変数のリミットを定め（通常はプラントの物理的な特性に基づく）、制御変数の範囲により、制御変数がプロセスをうまく制御するために動作できる範囲が提供される。制御変数、補助変数および操作変数の重み付けは、最適化プロセス中の制御変数および補助変数の相互の相対的重要度を特定してもよく、状況によって、これらのコンストレイントの一部が侵害される場合には、オブチマイザ54が制御目標ソリューションを生成できるようにするために用いられてもよい。

【0026】

動作中、オブチマイザ54は、線形計画法（LP）技術を用いて最適化を行ってもよい。公知のように、線形計画法は目的関数と称される特定の追加関数を最大化または最小化する線形等式および不等式のセットを解くための数学的な技術である。上記のとおり、目的関数はコストやプロフィットといった経済価値を表すこともあれば、経済目的の代わりに他の目的を表すこともある。さらに、理解されたとおり、定常状態ゲイン行列は、操作変数および制御変数または補助変数の可能な各対のための定常状態ゲインを定める。言い換えると、定常状態ゲイン行列は、操作変数および外乱変数の各々のユニット変化のための各制御変数および補助変数における定常状態ゲインを定める。この定常状態ゲイン行列は一般的に $N \times M$ 行列であり、 N は制御変数および補助変数の数、 M はオブチマイザルーチンで用いられる操作変数の数である。一般的に、 N は M より大きくても、等しくても、小さくてもよく、最も一般的なケースでは N は M よりも大きい。

【0027】

公知のまたは標準的なLPアルゴリズムまたは技術を用いると、オブチマイザ54は、制御変数CV設定ポイント範囲リミット、補助変数AVコンストレイントリミット、および操作変数MVリミット内でプロセス動作を行いながら、選択された目的関数OFを最大化または最小化する目標操作変数 MV_T のセットを決定するために（定常状態ゲイン行列から決定される）反復動作する。一つの実施例では、オブチマイザ54は操作変数の変化量を実際に判断し、予測定常状態における制御変数 CV_{ssfil} 、補助変数 AV_{ssfil} および操作変数 MV_{ssfil} の表示値を利用して、プロセスの現行の動作からのプロセス動作の変更を決定する、つまり、目標プロセス動作ポイントまたは最適プロセス動作ポイントに到達する行程中におけるMPC制御ルーチンの動的動作を決定する。この動的動作は、現行の動作ポイントから目標動作ポイントへの移行中においていかなるコンストレイントリミットも侵害されないことを確実にする必要があるので重要である。

【0028】

一つの実施例においては、LPオプチマイザ54は以下の形式の目的関数を最小化するように設計されてもよい。

【0029】

【数1】

$$Q = P^t * A * \Delta MV + C^t \Delta MV \quad (1)$$

【0030】

10

ここで、 Q = 総コスト/プロフィット、 $P = AV_s$ および CV_s と関連するプロフィットベクトル、 $C = MV_s$ と関連するコストベクトル、 A = ゲイン行列、 $DMV = MV_s$ における変化量を算出するためのベクトルである。

【0031】

プロフィット値は正数であり、コスト値は負数であり、これらはオブジェクトに対する各々の影響を示す。この目的関数を用いて、LPオプチマイザ54は、制御変数 CV が目標設定ポイントからのある範囲内に納まり、補助変数 AV がそれ自身の上限コンストレイントリミットおよび下限コンストレイントリミット内に納まり、操作変数 MV がそれ自身の上限リミット内および下限リミット内に納まることを確保しながら目的関数を最小化するような操作変数 MV の変化量を算出する。

20

【0032】

使用可能な一つの最適化プロシージャでは、操作変数の増分値が現時点(t)において用いられ、操作変数の増分の合計が制御ホライゾン上において用いられ、制御変数および補助変数の増加がその時点の位置における値の代りに予測ホライゾンの終点で決定される。これはLPアプリケーションにおいては一般的である。当然、LPアルゴリズムはこのバリエーションの目的で適切な修正が加えられてもよい。いずれの場合であっても、LPオプチマイザ54は定常状態モデルを用いてもよく、その結果、そのアプリケーションには一般的に定常状態が要求される。MPC設計で普段用いられる予測ホライゾンにより、自己調整プロセスのために将来の定常状態が保証される。予測ホライゾンを p 、制御ホライゾンを c とすると、増分形式で表される $m \times n$ 入力・出力プロセスのに対する一つの可能な予測プロセス定常状態式は次の通りである。

30

【0033】

【数 2】

$$\Delta CV(t+p) = A * \Delta MV(t+c) \quad (2)$$

ここで、

$$\Delta CV(t+p) = \begin{bmatrix} \Delta cv_1 \\ \dots \\ \Delta cv_n \end{bmatrix} \text{ は予測水平線 } (t+p) \text{ 端点の出力における予測変化を示し、}$$

$$A = \begin{bmatrix} a_{11} & \dots & a_{1m} \\ \dots & \dots & \dots \\ a_{n1} & \dots & a_{nm} \end{bmatrix} \text{ は、プロセス定常状態 } m \times n \text{ ゲイン行列であり、}$$

$$\Delta MV(t+c) = \begin{bmatrix} \Delta mv_1 \\ \dots \\ \Delta mv_m \end{bmatrix} \text{ は制御水平線 } (t+c) \text{ 端点の操作変数における変化を示す。}$$

10

20

【0034】

ベクトル $\Delta MV(t+c)$ は、すべてのコントローラ出力 mv_i によってもたらされる制御ホライゾン上の変化量の合計を表すため、次のようになる。

【0035】

【数 3】

$$\Delta mv_i = \sum_{j=1}^c mv_i(t+j) \quad i=1, 2, \dots, m \quad (3)$$

30

【0036】

これらの変化量は、操作変数 MV および制御変数 CV の双方のリミットを満たすことが必要であり（ここで補助変数は制御変数として扱われる）、したがって次のようになる。

【0037】

【数 4】

$$MV_{\min} \leq MV_{\text{current}} + \Delta MV(t+c) \leq MV_{\max} \quad (4)$$

40

【0038】

【数 5】

$$CV_{\min} \leq CV_{\text{predicted}} + \Delta CV(t+p) \leq CV_{\max} \quad (5)$$

【0039】

この場合、製品価値を最大化し原材料コストを最小化する目的関数は、次のように併せて定めることができる。 10

【0040】

【数 6】

$$Q_{\min} = -UCV^T * \Delta CV(t+p) + UMV^T * \Delta MV(t+c) \quad (6)$$

【0041】

ここで、UCVは制御変数CVプロセス値におけるユニット変化のためのコストベクトル、UMVは操作変数MVプロセス値におけるユニット変化のためのコストベクトルである。 20

【0042】

上記の等式(1)を適用すると、目的関数は操作変数MVに関して次のように表すことができる。

【0043】

【数 7】

$$Q_{\min} = -UCV^T * A * \Delta MV(t+c) + UMV^T * \Delta MV(t+c) \quad (7) \quad 30$$

【0044】

LPアルゴリズムは、最適な解を見出すために、等式(7)で定められる領域内の初期頂点を求めるために目的関数を計算し、目的関数の最大値(最小値)を有する頂点が最適解であると該アルゴリズムが決定するまで、各ステップ毎に解を改善する。そして、決定された最適操作変数値は、制御ホライゾン内で達成される目標操作変数MV_Tとして適用される。

【0045】

一般的に、用意された行列上でLPアルゴリズムを実行すると、三つの起こりうる結果が帰って来る。一つ目は、目標操作変数MV_Tの固有の解が得られること。二つ目は、その解には境界がないこと。ただし、これは制御変数および補助変数各々に上限と下限がある場合には起こらない。三つ目は、解がないこと。つまり、これはプロセス変数の境界またはコンストレイントが厳しすぎることを意味する。三つめのケースに対処するためには、コンストレイント全体を緩和して解を得てもよい。基本的に、操作変数のリミット(上限/下限)をオプチマイザが変更することはできないことが前提となっている。補助変数のコンストレイントまたはリミット(上限/下限)にも同様の前提を用いることができる。しかしながら、オプチマイザは、制御変数CVを任意の設定ポイントへ移動させること(CV設定ポイント制御)から、制御変数CVをこの設定ポイントからの任意の範囲内の数値またはその周辺の範囲内の数値のうちのいずれかに移動させること(CV範囲制御) 40 50

に変更することができる。この場合、制御変数の値は特定の設定ポイントではなくある範囲内に置かれうる。自身のコンストレイントを侵害する補助変数 A V がいくつかあり、C V 設定ポイント制御から C V 範囲制御へと移行しても解をもたらない場合には、提供された重み付けまたは優先順位の指定に基づいて補助変数のコンストレイントを緩和または無視することも可能である。一つの実施例では、補助変数の平方誤差を最小化して各々がそのコンストレイントの侵害を許容するかまたは、優先順位が最も低い補助変数のコンストレイントを順次放棄することにより解が決定されうる。

【0046】

上記のように、目的関数 O F は制御ブロック生成プログラム 40 により選択またはデフォルトによって設定されうる。このようなデフォルト設定を行う一つの方法が以下に提供されている。具体的には、最適化能力を与えることが望ましいが、補助変数および操作変数の動作コンストレイントを保持しながら制御変数の設定ポイントを維持することのみを要求する場合が多い。これらのアプリケーションの場合には、ブロック 38 は単なる M P C 機能ブロックとして動作するように構成されてもよい。このような簡単な使用を可能にするために、デフォルト「動作」目的関数は、デフォルト補助変数 A V の重み付けとともにデフォルトコストを目的関数内のさまざまな変数に割り当てて自動的に作成されてもよい。これらのデフォルトは、補助変数 A V または操作変数 M V に対するすべてのコストを等しく設定するかまたは、これらの補助変数 A V および操作変数 M V に対して別の所定のコストを割り当ててもよい。エキスパートオプションが選択された場合には、ユーザは追加の最適化の選択肢を作成し、それに関連するコストをさまざまな目的関数 64 に対して定めてもよい。また、エキスパートユーザは、デフォルト目的関数のデフォルト補助変数 A V 重み付けおよびデフォルト制御変数 C V 重み付けを修正することもできる。

【0047】

例えばプロセスコンフィギュレーションに関して経済的要素が規定されていない場合の一つの実施例において、M P C コンフィギュレーションから自動的に目的関数を作成してもよい。一般的に、目的関数は次の数式を用いて作成することができる。

【0048】

【数 8】

$$CD^T = C^T + P^T * A = [C_1, \dots, C_j, \dots, C_m] + \left[\sum_{i=1}^n P_i a_{i1}, \sum_{i=1}^n P_i a_{i2}, \dots, \sum_{i=1}^n P_i a_{im} \right] = [CD_1, \dots, CD_j, \dots, CD_m] \quad (8)$$

【0049】

変数 C_j および P_j はコンフィギュレーション設定から定義できる。とくに、L L または H L のみで制御変数 C V 設定ポイントを定義できると仮定すると、 p_j 値は次のように定義できる。

【0050】

設定ポイントが L L で定義されるかまたは最小値が選択される場合、 $p_j = -1$

設定ポイントが H L で定義されるかまたは最大値が選択される場合、 $p_j = 1$

補助変数 A V に関するコンフィギュレーション情報が入力されないと仮定すると、補助変数 A V についてはすべて $p_j = 0$ である。同様に操作変数 M V についても、 C_j 値は好ましい操作変数目標 $M V_T$ が定義されるかどうかによって異なる。好ましい操作目標 $M V_T$ が定義される場合は次のようになる。

【0051】

$M V_T$ が H L (上限) または最大値が選択される場合、 $C_j = 1$

$M V_T$ が L L (下限) または最小値が選択される場合、 $C_j = -1$

$M V_T$ が定義されない場合、 $C_j = 0$

所望する場合は、オプチマイザ 54 を M P C コントローラ 52 と併せて使用する選択は調整可能であり、それによって最適化の度合いを提供することができる。この機能を実行する

ために、コントローラ52で用いられる操作変数M Vの変化量は、M P Cコントローラ52とオブチマイザ54とによって決定された操作変数M Vの変化量にさまざまな重み付けをすることによって行うことができる。このような操作変数M Vに重み付けを結合させたものを、本明細書において有効M V (M V_{eff}) と称する。有効M V_{eff}は次のように決定することができる。

【0052】

【数9】

$$\Delta MV_{eff} = \Delta MV_{mpc}(\alpha/S) + \Delta MV_{opt}(1-\alpha) \quad 0 \leq \alpha \leq 1 \quad (9)$$

10

【0053】

Sは任意または経験的に選択される。通常、Sは1より大きく10の範囲内でありうる。ここで、 $\alpha=0$ の場合、オブチマイザは生成時点で設定された通り有効出力に寄与する。 $\alpha=1$ の場合、コントローラはM P Cにダイナミック制御のみ提供する。当然、0から1までの間の範囲の場合は、オブチマイザ制御およびM P C制御はさまざまな寄与をもたらす。

【0054】

上記のデフォルト目的関数は、オブチマイザのさまざまな可能な動作モード中に該オブチマイザの動作を確立すべく用いてもよい。とくに、制御変数C Vの数が操作変数M Vの数と一致する場合、デフォルトの設定に伴って予想される動作は、補助変数A Vおよび操作変数M Vがそのリミット内に入るよう予測される限り制御変数C Vの設定ポイントを維持できるということである。補助変数または操作変数がリミットを超えることが予測される場合には、これらのリミットを侵害しないように制御変数動作設定ポイントをその範囲内で変更することができる。この場合、制御変数をその範囲内で維持しながら補助変数のリミットと操作変数のリミットとを満足させる解をオブチマイザ54が得られない場合には、制御変数はその範囲内で維持され、補助変数はそのコンストレイントリミットから逸脱することが許容されうる。最適な解を探索するために、リミットを侵害すると予測された補助変数A Vは平等に扱われ、これらの補助変数A Vの平均リミット偏差が最小化されることになる。

20

30

【0055】

この動作を確立するために、目的関数によって用いられるデフォルトコスト／プロフィットは、逸脱が設定ポイントを下回るよう範囲が定義されている場合は制御変数C Vに1のプロフィットが割り当てられるように、また逸脱が設定ポイントを上回るよう範囲が定義されている場合は制御変数C Vに-1のプロフィットが割り当てられるように、自動的に設定されてもよい。リミット内の補助変数A Vには0のプロフィットが割り当てられ、操作変数M Vにはコスト0が割り当てられてもよい。

【0056】

制御変数C Vの数が操作変数M Vの数よりも少ない場合は、設定された操作変数M V最終休止位置と関連する必要要件に対処すべく追加の自由度を利用することができる。ここで、補助変数および操作変数がそのリミット内に入ると予測される限り、制御変数設定ポイント（制御変数C Vが定義されている場合）は維持される。設定最終休止位置からの操作変数の平均偏差は最小化される。補助変数および操作変数のうちの一または複数がそのリミットを侵害すると予測される場合、制御変数動作設定ポイントは、これらのリミットが侵害されることがないように、設定の範囲内で変更される。この条件下で、複数の解が存在する場合には、制御に用いられる解は、設定最終休止位置からの操作変数の平均偏差を最小にする。

40

【0057】

補助変数および操作変数を満足させるとともに制御変数を特定の範囲に維持する解をオ

50

プチマイザ54が得られなかった（すなわち、解が存在しない）場合には、制御変数が範囲内に維持され、補助変数はコンストレイントリミットからずれることが許容される。最良の解を見つける際に、リミットを侵害すると予測される補助変数は平等に取り扱われ、その平均リミット偏差が最小にされる。このやり方を実行するために、目的関数により用いられるデフォルトコスト／プロフィット比は、その範囲が設定ポイントより下方の偏差を許容するように定義されている場合には1のプロフィットを、その範囲が設定ポイントより上方の偏差を許容するように定義されている場合には-1のプロフィットを制御変数に割り当てるように自動的に設定される。補助変数は、1または-1のプロフィットを割り当てられ、操作変数は、0.1のコストが割り当てられる。

【0058】

いずれの場合であっても、演算の後、オブチマイザ54は最適操作変数または目標操作変数 MV_T のセットを目標変換ブロック55に提供し、該ブロックは定常状態ゲイン行列を用いて目標操作変数 MV_T から導かれる目標定常状態制御変数および操作変数を決定する。この変換は計算が容易である。なぜなら、定常状態ゲイン行列は、操作変数と制御変数および補助変数との間の相互作用を定めるため、定義された目標（定常状態）操作変数 MV_T から目標操作変数 CV_T および目標補助変数 AV_T を一意に決定するために利用されうるからである。

【0059】

これがいったん決定されると、少なくともN個の目標制御変数 CV_T および目標補助変数 AV_T よりなるサブセットが入力としてMPCコントローラ52へ提供され、上述のように、該コントローラはこれらの目標制御変数 CV_T および目標補助変数 AV_T を用いて新たな定常状態操作変数（制御ホライゾン上の） MV_{ss} のセットを決定する。該 MV_{ss} のセットは、予測ホライゾンの終点における目標値 CV_T および AV_T へと現行の制御変数 CV および補助変数 AV を移動させる。当然、公知の通り、MPCコントローラは、これらの変数 MV_{ss} の定常状態値に到達するために操作変数を段階的に変更し、理論上は、この変数 MV_{ss} がオブチマイザ54によって決定される目標操作変数 MV_T となる。オブチマイザ54とMPCコントローラ52は、各プロセススキャン中に上述のとおり動作するため、操作変数の目標値 MV_T はスキャン毎に変更される場合もある。この結果、MPCコントローラは、とくに、ノイズ、予期し得ない外乱、プロセス50の変更などがある場合には、これらの目標操作変数 MV_T の複数のセットうちのいずれの特定のセットに一度も到達しない場合がある。しかしながら、オブチマイザ54は常に、操作変数 MV を最適解へ移動させるようコントローラ52を駆動している。

【0060】

公知のように、MPCコントローラ52は制御予測プロセスモデル70を有しており、これは $N \times (M+D)$ ステップ応答行列（Nは制御変数 CV の数の補助変数 AV の数を足したもの、Mは操作変数 MV の数、Dは外乱変数 DV の数）であってもよい。制御予測プロセスモデル70は、出力72上に、制御変数 CV および補助変数 AV の各々に関して前もって算出した予測を作成し、ベクトル加算器74は現行時間に関するこれらの予測値を実際に測定された制御変数 CV および補助変数 AV の値から差し引いて入力76上にエラーベクトルまたは訂正ベクトルを作成する。

【0061】

次いで、制御予測プロセスモデル70は、 $N \times (M+D)$ ステップ応答行列を用いて、制御予測プロセスモデル70の他の入力に対して提供された外乱変数および操作変数に基づいて制御ホライゾン上で制御変数 CV および補助変数 AV の各々について未来制御パラメータを予測する。また、制御予測プロセスモデル70は、制御変数および補助変数の予測定常状態値 CV_{ss} および AV_{ss} を入力処理／フィルタブロック58にも提供する。

【0062】

制御目標ブロック80は、ブロック38に予め設定された軌跡フィルタ82を用いて、目標変換ブロック55により提供されたN個の目標制御変数 CV_T および補助変数 AV_T の各々に対して制御目標ベクトルを決定する。とくに、軌跡フィルタは、制御変数および補助変数が

10

20

30

40

50

徐々に各自の目標値へと移動させられる方法を定めるユニットベクトルを提供する。制御目標ブロック80は、このユニットベクトルと目標変数 CV_T および AV_T を用いて、制御ホライゾン時間によって定められた期間における目標変数 CV_T および AV_T の変化を定める、制御変数および補助変数の各々のダイナミック制御目標ベクトルを作成する。続いて、ベクトル加算器84は、ダイナミック制御ベクトルから制御変数 CV および補助変数 AV の各々の未来制御パラメータベクトルを差し引き、制御変数 CV および補助変数 AV の各々のエラーベクトルを定める。次いで、制御変数 CV および補助変数 AV の各々の未来エラーベクトルはMPCアルゴリズムに提供され、例えば、制御ホライゾン上の操作変数 MV ならびに予測ホライゾン上の制御変数 CV および補助変数 AV の最小平方誤差などを最小化する操作変数 MV ステップを選択すべく動作する。当然、MPCアルゴリズムまたはコントローラは、MPCコントローラに入力されるN個の制御変数および補助変数とMPCコントローラ52から出力されるM個の操作変数との関係から生じる $M \times M$ プロセスモデルまたは制御行列を用いる。

【0063】

さらに詳細には、オブチマイザとともに動作するMPCアルゴリズムには、二つの主要目的がある。一つは、動作コンストレイント内で、最小の MV の移動で CV 制御エラーを最小化しようとする事、もう一つは、オブチマイザによって設定される最適な定常状態 MV 値と、該最適な定常状態 MV 値から直接算出される目標 CV 値とを達成しようとする事である。

【0064】

これらの目的を達成するため、コンストレイントのない元のMPCアルゴリズムを MV 目標値を含むように拡張し最小二乗法ソリューションとすることができる。このMPCコントローラの目的関数は次のとおりである。

【0065】

【数10】

$$\min_{\Delta MV(k)} \left\{ \left\| \Gamma^y [CV(k) - R(k)] \right\|^2 + \left\| \Gamma^u \Delta MV(k) \right\|^2 + \left\| \Gamma^o \left[\sum \Delta MV(k) - \Delta MV_T \right] \right\|^2 \right\} \quad (10)$$

【0066】

ここで、 $CV(k)$ は、制御された出力の p ステップ先の予測ベクトル、 $R(k)$ は、 p ステップ先の基準軌跡（設定ポイント）ベクトル、 $\Delta MV(k)$ は、 c ステップ先の増分制御移動ベクトル、 $\Gamma^y = \text{diag}[\Gamma^y_1, \dots, \Gamma^y_p]$ は、制御出力エラーのペナルティ行列、 $\Gamma^u = \text{diag}[\Gamma^u_1, \dots, \Gamma^u_c]$ は、制御移動のペナルティ行列、 p は、予測ホライゾン（ステップ数）、 c は、制御ホライゾン（ステップ数）、 Γ^o は、オブチマイザにより定義された MV の目標最適変化量に対する、コントローラ出力の制御ホライゾン上での移動の合計のエラーのペナルティである。表示を簡潔にするために、目的関数は単一入力／単一出力（SISO）制御として示されている。

【0067】

理解されるように、最初の二つの項はコンストレイントのないMPCコントローラの目的関数であり、三番目の項はコントローラの出力移動の合計を最適目標と等しくするための追加条件を設定する。言い換えると、最初の二つの項はコントローラのダイナミック動作のオブジェクトを設定し、三番目の項は定常状態の最適化オブジェクトを設定する。

【0068】

コンストレイントのないMPCコントローラの基本解と同様に、このコントローラの基本解は次のように表すことができる。

【0069】

【数 1 1】

$$\Delta MV(k) = (S^{uT} \Gamma^T \Gamma S^u + \Gamma^{uT} \Gamma^u)^{-1} S^{uT} \Gamma^T \Gamma E_{p+1}(k) = K_{ampc} E_{p+1}(k) \quad (11)$$

【0 0 7 0】

ここで、 $\Delta MV(k)$ は時間 k におけるMPCコントローラ出力の変化量、 K_{ampc} は最適化されたMPCコントローラゲイン、 S^u はプロセスダイナミック行列である。

【0 0 7 1】

S^u は、SISOモデルについては次元 $p \times c$ のステップ応答から、多重入力／多重出力MIMOモデルについては $p \times n \times c \times m$ のステップ応答から構築することができ、ここで m は操作入力、 n は制御出力である。

【0 0 7 2】

最適化されたMPCの場合には、ダイナミック行列は、SISOモデルについてはサイズ： $(p+1) \times m$ まで、MIMOモデルについてはサイズ： $(p+m) \times n \times c \times m$ まで拡大し、MVエラーに対応する。 $E_{p+1}(k)$ は、予測ホライズン上のCVエラーベクトルであり、MVの目標最適変化量に対する制御ホライズン上におけるコントローラ出力移動量の合計のエラーである。行列 Γ は、行列 Γ^y および Γ^o を組み合わせたものであり、SISOコントローラについては次元 $(p+1)$ の正方行列、多変量コントローラについては $[n(p+m)]$ の正方行列である。上付きの T は転位行列を示す。

【0 0 7 3】

オブチマイザ54は、制御変数CVと補助変数AVとよりなるすべて変数に基づいて最適化し、固有の最適動作ポイントを定義する操作変数 MV_T の標的セットを決定しているの、MPCコントローラ52が制御行列内の制御変数CVと補助変数AVとよりなるサブセットのみを用いて動作し、そこから実際に操作変数MV出力が作成されても問題ないとされている。その理由は、コントローラ52が上述の制御変数CVと補助変数AVとよりなる選択されたサブセットをそれらに関連する目標値へ移動させた場合、制御変数と補助変数とよりなる一つの完全セットの残りの変数も、それらの目標値に到達するようになるからである。その結果、 $M \times M$ 制御行列を有する正方 $(M \times M)$ MPCコントローラは、長

【0 0 7 4】

一つの実施例では、MPCコントローラが正方形、つまり操作変数AVの数が制御変数CVの数と等しい場合、操作変数MVの目標値はCV値を次のように変更することによって効果的に実現することができる。

【0 0 7 5】

【数 1 2】

$$\Delta CV = A \Delta MVT \quad (12)$$

【0 0 7 6】

ここで、 ΔMVT はMVの最適目標値の変化量、 ΔCV は最適MVに到達するためのCVの変化量である。CVの変化はCV設定ポイントを管理することにより実行される。

【0 0 7 7】

動作において、オブチマイザ54は、スキャン毎に、M P C非コンストレイントコントローラの定常状態目標値を設定・更新する。したがって、M P Cコントローラ52は非コンストレイントアルゴリズムを実行する。目標値 $C V_T$ および $A V_T$ は、コンストレイントを考慮して設定されているので、実現可能な解が存在する限り、コントローラはコンストレイントリミット内で動作する。したがって、最適化はM P Cコントローラと統合されている。

【0078】

図3および図4は、統合型モデル予測制御・最適化を行うために用いられるステップを説明するフローチャート90である。フローチャート90は、概して二つのセクション、90a (図3) および90b (図4) に分割されており、プロセス動作以前に発生する機能(90a) およびプロセス動作中、例えばプロセス動作のスキャン毎に発生する機能(90b) を示している。プロセス動作に先立ち、オペレータまたはエンジニアは、制御M P Cコントローラとオブチマイザとを統合したものを含む高度制御ブロック38を作成するために複数のステップを実行する。とくに、ブロック92では、高度制御ブロック38として使用するために高度制御テンプレートを選択してもよい。該テンプレートは、ユーザインタフェース13上のコンフィギュレーションアプリケーション内のライブラリに記憶されてそこから複製されてもよく、また、M P Cコントローラルーチン52および特定のM P Cを有しないオブチマイザ54の一般的な算術および論理機能と、プロセスモデルおよび定常状態ゲイン／制御行列と、特定の目的関数とを有してもよい。この高度制御テンプレートは、他のブロックを有するモジュールに設けられてもよく、該他のブロックには、例えば、プロセス50内で他の装置と通信するよう構成される入力ブロックおよび出力ブロック、さらにP I D制御ブロック、ニューラルネットワーク制御ブロック、およびファジー論理制御ブロックを含む制御ブロックのような他の種類のブロックが含まれる。一つの実施例では、モジュール内の各ブロックは、ブロック間で通信を行うよう相互に接続された入力および出力を有するオブジェクト指向型プログラムパラダイム内のオブジェクトであることが、理解されるであろう。動作中、該モジュールを実行するプロセッサは、ブロックへの入力を用いて異なる時点で各ブロックを順次実行して該ブロックの出力を作成する。そして、これらは、ブロック間の特定の通信リンクによって定められるように、他のブロックの入力に提供される。

【0079】

オペレータは、ブロック94において、ブロック38で用いられる特定の操作変数、制御変数、コンストレイント変数および外乱変数を定義する。所望する場合は、図1のプログラム40などのコンフィギュレーションプログラムにおいて、ユーザは制御テンプレートを目視し、入力および出力を選択して記名・設定し、設定環境内の任意の標準ブラウザを用いて閲覧し、制御システム内の実際の入力および出力を見出し、これらの実際の制御変数を制御テンプレート用の入力および出力制御変数として選択してもよい。図5は、コンフィギュレーションルーチンにより作成されたスクリーン表示画面を例示しており、複数のA I (アナログ入力) 機能ブロックおよびA O (アナログ出力) 機能ブロックと、複数のP I D制御機能ブロックと、高度機能ブロックであるM P C - P R O機能ブロックとを含む複数の相互接続された機能ブロックを有する制御モジュールD E B _ M P Cが例示されている。図5の表示画面の左側の木構造は、たとえばブロック1、C 4 _ A I、C 4 _ D G E Nなどを含む、D E B - M P C内の機能ブロックを例示している。

【0080】

理解されるように、ユーザは、M P C - P R O機能ブロックへの入力およびそれからの出力と他の機能ブロックの入力および出力との間に線を引くことによりこれらの入力および出力を明記することができる。あるいは、ユーザは、M P C - P R Oブロックを選択して該M P C - P R Oブロックのプロパティにアクセスしてもよい。ユーザがM P C - P R Oブロックのプロパティを見ることを可能にする図6のダイアログボックスの如きダイアログボックスを表示しうる。図6に例示するように、制御変数、操作変数、外乱変数、およびコンストレイント(補助)変数の各々に対して異なるタブが設けられてこれらの変数が

整理されているが、このような整理は、各変数が20以上の如き複数の変数を有して高度制御ブロック38に関連している場合にとくに必要となる。特定の種類の変数に対するタブ内では、説明、ローリミットもしくはハイリミット（コンストレイント）、およびパス名が提供されうる。加えて、ユーザまたはオペレータは、変数が不良な状態である場合にブロックが取るべき動作を特定することができる。この動作には、たとえば、無動作、測定値の代りにその変数のシミュレート値の利用、または手動による入力 of 許可などが含まれる。さらに、オペレータは、最適化を実行するために最小化または最大化されるべきか否かを指定し、またこの変数に関連する優先順位値または重み付け値およびプロフィット値を指定することができる。これらの欄は、デフォルト目的関数が用いられていない場合に記入されなければならない。いうまでもなく、ユーザは、ダイアログボックスの右側の適切なボタンを利用して情報または変数を追加、移動、修正、または削除してもよい。 10

【0081】

ユーザは、これらの変数のうちの一または複数の変数の情報をその変数を選択することにより特定または変更しうる。この場合、図7のREFLUX FLOW操作変数のダイアログボックスの如きダイアログボックスがユーザに提示されうる。ユーザは、このダイアログボックスのさまざまなボックス内の情報を変更してもよく、ブラウジングによりその変数のパス名（その入力接続部または出力接続部）の如き情報を特定してもよい。図7のスクリーンを利用して、ユーザは、現行のモジュールまたはMPC-PROブロックが設けられている外部のモジュール内をブラウジングすべく内部ブラウズボタンまたは外部ブラウズボタンを選択しうる。いうまでもなく、所望の場合には、オペレータまたはユーザは、アドレス、パス名、タグ名などを手動により提供し、高度制御ブロックの入力接続部および出力接続部を定義しうる。 20

【0082】

ユーザは、高度制御機能ブロックへの入力および出力を選択した後、制御変数と関連する設定ポイントと、制御変数、補助変数および操作変数と関連する範囲またはリミットと、制御変数、補助変数および操作変数の各々と関連する重み付けとを定義してもよい。当然、コンストレイントリミットまたはコンストレイントリミット範囲の如きこの情報の一部は、既にこれらの変数と関連付けられていることもある。なぜなら、これらの変数がプロセス制御システム設定環境内において選択または探索されるからである。所望する場合は、オペレータは、図3のブロック96において、操作変数、制御変数および補助変数の各々に関するユニットコストおよび／またはプロフィットを特定することによりオプチマイザ内で用いられる一または複数の目的関数を設定してもよい。当然、オペレータはこの時点で、上述のようにデフォルト目的関数を使用することを選択してもよい。図8は、高度制御ブロックの作成に利用する目的関数のセットからユーザまたはオペレータがそのうちの一つを選択することを可能にする、コンフィギュレーションルーチンにより提供されたスクリーン表示画面である。理解されるように、ユーザは、図8により提供されるスクリーン表示画面の如き表示画面を利用して前もって格納された目的関数のセットを選択できる。ここでは、標準目的関数および目的関数2~5として例示されている。 30

【0083】

入力（制御変数、補助変数および外乱変数）が名付けられ、高度制御テンプレートに連結され、重み付け、リミットおよび設定ポイントがそれらに関連付けられると、図3のブロック98で、この高度制御テンプレートは、制御に使用される機能ブロックとしてプロセス内の選択されたコントローラにダウンロードされる。該制御ブロックの基本的な性質および該制御ブロックの構成方法は、"Integrated Advanced Control Blocks in Process Control System（プロセス制御システムにおける統合型高度制御ブロック）"という名称の米国特許第6,445,963号に記載されている。該特許は本発明の譲受人に譲渡され、本明細書内に引用され明示的に援用される。該特許は、プロセス制御システム内でのMPCコントローラ作成の本質について述べたものであり、オプチマイザがそのコントローラに接続される方法については述べていないが、コントローラを接続し設定するための一般的なステップが本明細書に述べる制御ブロック38に使用でき、テンプレートには、引用特許に記 40 50

載されているものだけでなく、本明細書で説明された制御ブロック38のあらゆる論理要素が含まれるということは理解されるであろう。

【0084】

いずれの場合であっても、高度制御テンプレートがコントローラにダウンロードされた後、オペレータは、ブロック100で、制御テンプレートのテストフェーズを実行させ、MPCコントローラアルゴリズム内で使用されるステップ応答行列およびプロセスモデルを生成することを選択してもよい。前述の特許に記載されている通り、このテストフェーズ中に、高度制御ブロック38内の制御論理は、一連の擬似ランダム波形を操作変数としてプロセスに提供し、制御変数および補助変数（MPCコントローラにより本質的には制御変数として扱われる）の変化を監視する。所望する場合には、操作変数および外乱変数ならびに制御変数および補助変数は、図1のヒストリアン12によって収集されてもよく、また、オペレータは、ヒストリアン12からこのデータを取得してこのデータについて任意の方法で傾向分析を行うべくコンフィギュレーションプログラム40（図1）を設定し、これにより、ステップ応答行列を求めてもまたは決定してもよい。該各ステップ応答は、操作変数および制御変数のうちの一つ（一つのみ）の変数におけるユニット変化に対する制御変数または補助変数のうちの一つの変数のある時間内の応答を特定するものである。該ユニット変化は一般的にはステップ変化であるが、インパルス変化またはランプ変化などの他の種類の変化でもよい。一方、所望する場合、制御ブロック38は、擬似ランダム波形をプロセス50に印加するとき収集されるデータに反応してステップ応答行列を生成し、次いで、これらの波形を、高度制御ブロック38を作成・インストールするオペレータまたはユーザによって使用されるオペレータインターフェース13に提供してもよい。

【0085】

図9は、オペレータに収集されて傾向分析されたデータのプロットを提供すべくテストルーチンにより提供されうるスクリーン表示画面を例示しており、これらのプロットにより、オペレータは、ステップ応答曲線、すなわち高度制御ブロックのMPCコントローラ内で用いるプロセスモデルまたは制御行列を作成する際の方向付けができる。とくに、プロット領域101には、複数の入力もしくは出力またはテスト波形に反応する他のデータ（オペレータにより前もって特定されたデータ）がプロットされている。バーグラフ領域102は、傾向分析されたデータ変数の各々のバーグラフを提供し、変数名と、バーグラフ形式の変数の現在値と、適切ならば設定ポイント（バーグラフ上の大きい三角形により示される）と、適切ならばリミット（バーグラフ上の小さい三角形により示される）とを傾向分析される変数の各々に対して例示している。この表示画面の他の領域は、ブロックの目標モードおよび実際モード（104）ならびに定常状態までの設定時間（106）の如き高度制御ブロックに関する他の項目を例示している。

【0086】

高度制御ブロックのプロセスモデルの作成に先立って、オペレータは、傾向プロット101から使用する必要のあるデータを画面を利用して特定しうる。とくに、オペレータは、ステップ応答を作成するために用いるデータとして、プロット102の開始点および終了点を指定しうる。この領域のデータに緑色の如き異なる色で影をつけることにより視覚的にこの領域が選択された領域であることを示しうる。同様に、オペレータは、この陰を付けられた領域内の領域を特定して排除しうる（ノイズまたは好ましくない外乱などにより代表値ではないため）。この領域はライン112とライン114との間に例示されており、たとえば赤色でこの領域に影を付け、このデータをステップ応答を作成する際に含めてはいけないことを示しうる。いうまでもなく、ユーザは任意の所望のデータを包含または排除することができ、複数の傾向プロット（図9は八つの傾向プロットが利用可能であることを示している）の各々に対してデータを包含または排除することができる。ここで、異なる傾向プロットは、たとえば、異なる操作変数、制御変数、補助変数などに関連付けられている。

【0087】

ステップ応答のセットを作成するために、オペレータは図9のスクリーン表示画面上の

モデル作成ボタン116を選択し、傾向プロットからの選択されたデータを用いてステップ
応答のセットを作成ルーチンが作成しうる。各ステップ応答は、操作変数または外乱変数
のうちの一つの変数に対する制御変数または補助変数のうちの一つの変数の応答を示す。
この生成プロセスは周知のことであるのでさらに詳細には本明細書において記載しない。

【0088】

図3を参照すると、ステップ応答行列（または、インパルス応答行列、ランプ応答行列
など）が作成された後、制御変数と補助変数との数が操作変数の数を上回る場合には、そ
のステップ応答行列（または、インパルス応答行列、ランプ応答行列など）を用いて上述
の制御変数と補助変数とよりなるサブセットを選択する。このサブセットが、MPCコン
トローラ52内で反転され用いられる $M \times M$ プロセスモデルまたは制御行列としてMPCアル
ゴリズム内で使用される。この選択プロセスは、オペレータによって手動により行われ
てもよく、また例えばステップ応答行列にアクセスできるユーザインタフェース13内でル
ーチンによって自動的に行われてもよい。一般的に、上述の操作変数のうちのひとつと最も
密接に関連するものとして上述の制御変数および補助変数のうちのひとつが特定される。し
たがって、上述の制御変数または補助変数（プロセスコントローラへの入力）のうちの単
一かつ唯一（つまり異なる）の変数が、上述のさまざまな操作変数（プロセスコントロー
ラの出力）の各々と関連付けされ（例えば、対にされ）、よって、MPCアルゴリズムは
ステップ応答の $M \times M$ セットから作成されるプロセスモデルに基づくことが可能になる。

【0089】

上述の組み合わせを決定するために発見的アプローチを取る一つの実施例では、自動ル
ーチンまたはオペレータは、 M 個の制御変数および補助変数よりなるセット（ M は操作変
数の数と等しい）を選択する。これは、上述の操作変数の特定の一つのユニット変化に対
する最大ゲインおよび最速応答時間のなんらかの組み合わせを持つ単一の制御変数または
補助変数を選択し、これらの二つの変数を対にするためである。当然、場合によっては、
特定の制御変数または補助変数が複数の操作変数に対して大きなゲインと速い応答時間を
有することもある。このような場合には、該制御変数または補助変数が関連する任意の操
作変数と対を成すようにしてもよく、実際は、最大ゲインおよび最速応答時間を生成しな
い操作変数と対にしてもよい。なぜなら、総計すれば、そのような少ないゲインまたは遅
い応答時間を引き起こす操作変数はその他の制御変数または補助変数に対しても好ましい
と考えられる程度の影響を与える可能性がないからである。したがって、一方が操作変数
でもう一方が制御変数または補助変数の対は、全体としては、操作変数と該操作変数に対
して最も応答性のある制御変数に相当する、制御変数および補助変数のサブセットとを対
にするべく選択される。

【0090】

また、自動ルーチンまたはオペレータは、相関していない制御変数 CV および補助変数
 AV 、高度には相関していない制御変数 CV および補助変数 AV 、最低限相関している制
御変数 CV および補助変数 AV などを含めようと試みるうる。さらに、制御変数のすべてが
 M 個の制御変数と補助変数とよりなるサブセットのうちのひとつとして選択されなくても問
題はないので、MPCコントローラはすべての制御変数を入力として受け取るわけではな
い。なぜなら、制御変数および補助変数の目標値のセットは、非選択制御変数（および非
選択補助変数）がそれ自体の設定ポイントにあるかまたはそれ自体の定められた動作範囲
内にあるプロセス動作ポイントを示すようにオブチマイザによって選択されるからである
。

【0091】

当然、一方には数十さらには数百もの制御変数および補助変数があり、他方には数十ま
たは数百もの操作変数があるため、少なくとも視覚的な観点から、さまざまな操作変数の
各々に最適に応答する制御変数と補助変数とよりなるセットを選択するのは難しいと考え
られる。この問題を解決するために、オペレータインターフェース13内の高度制御ブロッ
ク生成ルーチン40は、スクリーン表示画面のセットを有するかまたはこれらの表示画面を
ユーザあるいはオペレータに提示して、動作中にMPCコントローラ52が用いる制御変数

と補助変数とよりなるサブセットとして使用すべき制御変数および補助変数をオペレータが適切に選択できるように補助するかまたはこれを可能にするようにしてもよい。

【0092】

したがって、オペレータは、図3のブロック120でスクリーンを提示され、特定のまたは選択された一つの操作変数に対する制御変数および補助変数のうちの各々の変数の応答を目視できるようになっていてもよい。このようなスクリーンが図10に例示されており、TOP__DRAWと呼ばれる操作変数に対する複数の制御変数および補助変数（コンストレイントとして表示されている）の各々の応答を示している。オペレータは、操作変数全体に渡り、一度に一つずつスクロールしてさまざまな操作変数の各々に対する制御変数および補助変数の各々のステップ応答を目視してもよく、またこのプロセス中に、該操作変数に対して最適に応答する制御変数または補助変数のうちの一つを選択してもよい。オペレータは通常、操作変数に対して最高の定常状態ゲインと最速応答時間との最適な組み合わせを有する制御変数または操作変数を選択しようとする。図11に例示されているように、ダイアログボックスを利用して、制御変数および補助変数のうちの一つをこの操作変数にとって最も重要であるとして選択してもよい。所望ならば、図11に例示されているように、制御変数および補助変数のうちの選択された一つを赤色の如き異なる色で強調し、一方、以前に選択していた変数（すなわち、他の操作変数に対して選択された制御変数および補助変数）は黄色の如き異なる色で強調してもよい。この実施例では、制御ルーチン40はいうまでもなく以前に選択した制御変数および補助変数をメモリ内に格納しているので、オペレータが同じ制御変数または操作変数を二つの異なる操作変数に関連付けしないように確かめるべくチェックしてもよい。ユーザまたはオペレータが他の操作変数に対してすでに選択されている制御変数または操作変数を選択した場合、ルーチン40は、そのユーザまたはオペレータにエラーメッセージを提示し、そのユーザにまたはオペレータに前回選択した制御変数または補助変数を選択していることを通知してもよい。この方法で、ルーチン40は、二つ以上の異なる操作変数に対して同一の制御変数または補助変数が選択されることを防ぐ。

【0093】

図12に例示するように、オペレータまたはユーザは、また、さまざまな操作変数および外乱変数の各々に対するさまざまなステップ応答を目視しうる。図12は、高度制御ブロックを作成するために以前に特定された操作変数および外乱変数の各々に対するTOP__END__POINTのステップ応答を例示している。もちろん、オペレータは図12のスクリーンを利用して制御変数TOP__END__POINTに関連するものとして操作変数のうちの一つを選択してもよい。

【0094】

図10～図12を参照して記載された選択プロシージャは、グラフィカル表示画面の基づいており、表示画面から最も重要な制御変数または補助変数を選択することができる。これに加えてまたはこれに代えて、M×Mコントローラコンフィギュレーションを完成させることを援助するために、表形式の如き異なる方法で情報をオペレータに提示してもよい。M×Mコントローラコンフィギュレーションを完成させることを援助し、表形式で情報を提示する表示スクリーンの一例が図13に例示されている。この例では、制御行列が利用可能な変数（制御変数CV、補助変数AV、および操作変数MV）、行列コンフィギュレーションの条件数などが表形式で提供されている。表示スクリーン200の区域204においては、まだ制御行列コンフィギュレーションの一部ではない制御変数および補助変数の名称が、その制御変数および補助変数に関連するプロセス操作変数のうちのいずれかに対する応答パラメータ（たとえば、ゲイン、デッドタイム、優先順位、時定数など）とともに一覧表にされている。区域208においては、MPCコントローラの現行のコンフィギュレーションを表したものが表示されている。列212は利用可能な操作変数を表しており、列216はMPCコントローラ行列に現時点において含まれている出力変数（たとえば、制御変数または補助変数）を表している。

【0095】

例示の表示画面200は、TOP__DRAW、SODE__DRAW、およびBOT__REFLUXなどのMVとBOT__TEMP、SIDE__END__POINT、TOP__END__POINTなどの制御変数および補助変数を含むコントローラ入力とを有する正方コントローラを示している。ユーザがマウス、トラックボール、タッチスクリーンなどの如き入力デバイスを利用して操作変数のうちの一つを選択した場合、選択された操作変数は強調表示されてもよい。たとえば、例示の表示スクリーン200においては、操作変数TOP__DRAWが強調表示されている。さらに、区域204に表示されている利用可能な制御変数および補助変数に関連し選択された操作変数に対応する応答パラメータが表示される。たとえば、例示の表示スクリーン200では、操作変数TOP__DRAWに対応し、利用可能な制御変数および補助変数228に関連するゲイン220およびデッドタイム224が表示されている。 10

【0096】

また、表示画面200は、追加ボタン232aと取り除きボタン232bとも有しており、区域204と区域208との間で制御変数または補助（コンストレイント）変数を移動させる。また、この画面はさまざまなゲイン行列コンフィギュレーションの条件数也表示する：

ー プロセス行列：第一の軸に沿って制御変数およびコンストレイント変数を有する完全な $N \times M$ プロセス行列。

【0097】

ー 現行のコンフィギュレーション：オペレータにより現時点において選択され、表「MPCコントローラ入力出力コンフィギュレーション」に表示される $M \times M$ コンフィギュレーション。 20

【0098】

ー 自動コンフィギュレーション：MPCアプリケーションの選択ルーチンにより自動的に選択される $M \times M$ コンフィギュレーション。

また、表示画面200は、自動的に決定されたコンフィギュレーションに戻るボタン236も有している。したがって、自動コンフィギュレーションに変更を行った後にオペレータが元の自動コンフィギュレーションに戻ることを望む場合、オペレータはボタン236を選択すればよい。

【0099】

表示画面200に表示されている表示画面内の情報およびプロセスの知識を利用して、オペレータは任意の所望の方法で正方行列を構築することができる。 30

【0100】

理解されるように、図10乃至図13の表示スクリーンは、MPC制御アルゴリズム（図3のブロック120）への入力として用いられる M 個の制御変数および補助変数よりなるサブセットをオペレータが目視して選択できるようにするものであり、これらの変数が非常に多くある場合に特に役立つ。また、ブロック120決定された制御変数およびコンストレイント変数のセットは、なんらかの予め確立された判断基準または選択ルーチンに基づいて自動的にまたは電子的に選択されうる。一つに実施例では、選択ルーチンは、被制御コンストレイン変数および補助変数に関するステップ応答（またはインパルス応答、ランプ応答など）から決定される応答パラメータ（一または複数のゲイン、デッドタイム、優先順位、時定数など）のなんらかの組み合わせに基づいて使用する入力変数を選択しうる。他の実施例では、選択ルーチンは、コントローラ入力および出力の数値の時系列解析のなんらかの形態を利用しうる。たとえば、操作変数と制御変数または補助変数との間の相互相関を利用してコントローラ入力として最も応答性の高い制御変数または補助変数を選択しうる。他の例では、制御変数と補助変数との間の相互相関を利用して上述の行列から共直線性（すなわち、相関している）を有するコントローラ入力を取り除きうる。また、ルーチンは、モデル分析またはプロセス知識から引き出された経験則の任意のセット有していてもよい。 40

【0101】

他の実施例では、自動選択プロセスは、まず、制御行列の条件数に基づいて入力／出力 50

行列を選択することにより制御行列を決定してもよい。例えば、条件数がある所望の程度まで最小化して、制御行列からコントローラコンフィギュレーションを作成してもよい。

【0102】

この例では、プロセスゲイン行列 A の場合、行列 $A^T A$ の条件数を行列制御性のテストを行って決定してもよい。一般的に、条件数が小さければ制御性が高いことを意味し、条件数が大きければ制御性が低くダイナミック制御動作中における制御ステップまたは移動が多いことを意味する。制御性の許容程度を定める厳密な基準がないため、さまざまな有望な制御行列の相対比較として、また悪条件の行列のテストとしてこの条件数を用いることもできる。周知の通り、悪条件の行列の条件数は無限に近づく。数学的には、悪条件は、共直線性プロセス変数の場合、つまり制御行列における共直線性の行または列によって発生する。したがって、条件数および制御性に影響を与える主な要因は、行列の行と列との相互関連性である。制御行列内で入力・出力変数を慎重に選択すれば、条件付けに関連する問題を減らすことができる。実際的には、制御行列の条件数が数百（たとえば、500）以上の場合には懸念すべきである。このような行列の場合、コントローラの操作変数の移動が著しく過剰になる。

10

【0103】

上述の通り、制御行列がダイナミック制御の問題を解決する一方、LP最適化は定常状態最適化問題を解決し、MPCコントローラブロックが同数でないMV（AVを含む）およびCVを有する場合でも、制御行列は正方入力・出力行列を有する必要がある。コントローラを生成するために用いる制御行列の入力と出力の選択を始めるために、通常は利用可能なすべてのMVが制御出力として含有または選択される。出力（MV）が選択されたら、ダイナミック制御行列の一部を成すプロセス出力変数（つまりCVとAV）を、悪条件でない正方制御行列を作成するような方法で選択しなければならない。

20

【0104】

ここでは、制御行列内での入力としてのCVおよびAVを自動的にまたは手動により選択する一つの方法を述べるが、他の方法を用いてもよいことは理解される。この実施例では、MVラップアラウンド（または自己制御MV）と呼ばれる技術を適用することにより、またMPCコントローラのMVの移動因子にペナルティを自動的に推定することにより、その結果として得られるコントローラのロバスト性をさらに向上させている。

30

【0105】

ステップ1—可能な場合はCVの数がMVの数（つまり、コントローラ出力の数）と等しくなるまでCVを選択する。MVよりもCVの方が多い場合、CVは、優先順位、ゲインまたはフェーズ応答、ユーザ入力、相関分析など、所望の基準に基づいて任意の順序で選択してよい。CVの可能な総数がMVの数と等しい場合は、ステップ4に進み、結果的に得られる正方制御行列の条件数が許容できるかどうかをテストする。CVの数がMVの数よりも少ない場合、AVはステップ2に記載するように選択される。定義されるCVがない場合は、MVに関して最大のゲインを有するAVを選択し、ステップ2へ進む。

【0106】

ステップ2—先に選択されたCVおよびAVによって定義される既に選択された制御行列に追加される可能性のある全てのAVに対する条件数を一つずつ算出する。理解されるように、選択されたCVによって定義される行列には、選択されたCVおよびAVの各々について行が含まれ、先に選択された各MVに対する該CVまたはAVの定常状態ゲインが定義される。

40

【0107】

ステップ3—ステップ2で決定され、結果として得られる行列の条件数が最小になるAVを選択し、該行列を、先の行列に選択されたAVが追加されたものとして定義する。このポイントで、MVの数が、選択されたCVの数に選択されたAVを加えた数と等しい場合（つまりこの時点で行列が正方行列にである場合）は、ステップ4に進む。そうでなければステップ2に戻る。

【0108】

50

ステップ4－作成された正方制御行列 A_c の条件数を算出する。所望する場合は、行列 $A_c^T A_c$ の代わりに行列 A_c の条件数算出を用いてもよい。なぜなら、これらの異なる行列の条件数は他の平方根として関連付けられているからである。条件数が受け入れ可能ならばステップ5とステップ6をとばし手ステップ7に進む。

【0109】

ステップ5－選択された各MVについてラップアラウンドプロシーダを行い、各ラップアラウンドプロシーダの結果もたらされる行列の条件数を算出する。本質的に、ラップアラウンドプロシーダは、除去されたAV（またはCV）の代わりに異なるMV各々の1ユニット応答（ゲイン＝1、デッドタイム＝0、時定数＝0）を順番に配置することによって行われる。1ユニット応答は、行列の行のある位置では1ユニットでありそれ以外の位置ではゼロである。要するに、この場合、特定のMVは各々、好条件の正方制御行列を形成するAV（またはCV）の代わりに、入力および出力として用いられる。一例として、 4×4 行列の場合、1000、0100、0010、および0001の組み合わせが、ゲイン行列 A_c の除去されたAVラインの行に配置される。

10

【0110】

ステップ6－各MVについてラップアラウンドプロシーダを行ったら、条件数が最小になる組み合わせを選択する。何ら改善されない場合は、当初の行列を維持する。

【0111】

ステップ7－このポイントで、MVそれ自体の制御に用いられるMV（つまりラップアラウンドされたMV）を除いた特定のMVに対して最大の応答（最大ゲイン、最速応答時間）を有するCVまたはAVを選択し、選択したすべてのCVおよびAVとMVとを関連付ける。一を超えるMVが単一のCV（またはAV）と最大ゲインおよび最速応答関係を有している場合には、またはCV（AV）パラメータに対してその逆の関係を有している場合には、各MVは唯一つのCV（またはAV）と対になることを確かめる。ラップアラウンドMVはそれ自体と関連付けられる。すべてのパラメータの対を成す処理が完了すると、選択プロセスは完了する。

20

【0112】

当然、このプロシーダによって定義された制御行列およびその結果の条件数はユーザに提供されてもよく、ユーザはコントローラの生成において該定義された制御行列の使用を受け入れてもまたは拒絶してもよい。

30

【0113】

注目する必要があるのは、上述した自動プロシーダでは、制御性の改善を目的としてMVそれ自体を制御する（つまりラップアラウンドする）ために選択されるのは、一つのMVのみであった、ということである。手動によるプロシーダでは、ラップアラウンドされるMVの数は任意でよい。たとえば、図11を参照すると、「最も重要な」CVまたはAVを非選択状態にすることができる。図13を参照すると、取り除きボタン232bを使用してCVまたはAVを取り除くことができる。これらの例では、MVそれ自体を制御するために選択されたMVは、コントローラコンフィギュレーション内において該当する出力変数の選択肢が消えていることにより明らかである。たとえば、図14は、図13の表示画面200を例示しているが、ここでは、操作変数TOP_DRAWおよびSIDE_DRAWは対応する制御変数CVを有していない。したがって、これらの操作変数TOP_DRAWおよびSIDE_DRAWにはラップアラウンドが実行される。図13の表示画面200は、この表示画面200内でBOT_TEMPとTOP_DRAWとの対をまず選択し、次いで、取り除きボタン232bを選択することにより、図14に例示されている画面に修正することができる。次に、表示画面200内のSIDE_END_POINTとSIDE_DRAWとの対を選択し、そして、取り除きボタン232bを選択することができる。その後、図14の表示画面200では、BOT_TEMP変数とSIDE_END_POINT変数とが利用可能変数の列228に配置される。さらに、図14に例示される現時点でのコンフィギュレーションの条件数は自動コンフィギュレーションの条件数と異なっている。

40

【0114】

50

また、M V の数が C V の総数に A V を加えた数よりも多い場合は、制御のためのラップアラウンドとしてより多くの M V を用いることができる。このように、最終的には正方制御行列が各 M V を出力として有するコントローラに提供される。ラップアラウンドを実行・使用するプロセスは、制御行列のために選択される C V および A V の数がコントローラによって制御される M V の数よりも少ない場合があることを意味し、この差は、制御行列に入力された M V のラップアラウンドの数であるということが理解されるであろう。さらに、このラップアラウンドプロシージャを C V と A V を足した数が M V の数よりも少ないプロセスで用いることができる。

【0115】

当然、条件数は定常状態ゲインを用いて上述の通り算出され、これによって、制御行列は本質的に定常状態での制御性を定義する。プロセスダイナミクス（デッドタイム、ラグなど）およびモデルの不確実性もまた、動的制御性に影響を与える。この影響はプロセス変数（例えば制御変数および補助変数）の優先順位を変えることによって対応することができるが、この結果、動的制御に与える影響に起因してプロセスダイナミクスおよびモデルの不確実性を制御行列に入れる必要性が生じる場合もある。

【0116】

定常状態制御性および動的制御性の双方の改善を目的として、他の発見的プロシージャを用いることも可能である。このようなプロシージャは通常、制御行列を作成するいくつかのフェーズで適用される複数の発見的基準（相反するものが含まれる場合もある）を有し、これによって制御行列に何らかの改善をもたらす適切な制御入力の設定を選択する。このような発見的プロシージャの一つでは、C V および A V は、最大ゲイン関係に基づいて M V によってグループ分けされる。そして、M V のグルーピングの各々について、最速ダイナミックおよび有意のゲインを伴う一つのプロセス出力が選択される。この選択プロセスは、信頼区間を考慮し A V よりも C V を優先してもよい（他がすべて等しい場合は）。次いで、プロセスモデル生成ルーチンは、M P C 制御の生成中に、各グループから選択されたパラメータを用いる。各 M V について単一のパラメータしか選択されないため、応答行列は正方行列であり、反転することが可能である。

【0117】

いずれの場合であっても、M P C コントローラに入力するための M 個（またはそれ未満）の制御変数および補助変数よりなるサブセットが選択されたら、図 3 のブロック 124 は、決定された正方制御行列から、図 2 の M P C 制御アルゴリズムで用いるプロセスモデルまたはコントローラを生成する。公知の通り、このコントローラ生成ステップは、計算が集中するプロシージャである。コントローラ生成に対する主な調整因子は、コントローラ操作変数の移動ペナルティ（P M）パラメータを含んでいる。解析によると、デッドタイムは P M を計算する際の主因子であることが分かっており、一方、ゲインはコントローラの移動に影響を与えることはいうまでもないことである。次の実験式は、最大 50% までのモデル誤差のもとで、安定性かつ応答性のある M P C 動作を実現する P M 因子を推定する際にデッドタイムとゲインとの双方を考慮に入れている。

【0118】

【数 13】

$$PM_i = 3 \left(1 + \frac{6DT_i}{p} + \frac{3G_iDT_i}{p} \right) \quad (13)$$

【0119】

ここで、D T_j は M V_i - C V_j 対に対する M P C スキャンのデッドタイムであり、G

j は $MV_i - CV_j$ 対に対するゲイン（単位なし）であり、このような対の生成は、正方コントローラ構成中における一つの設定事項である。したがって、正方行列の対を生成することにより、性能とロバスト性という相対するコントローラの要求を満足させることを補助する PM 値がもたらされる。

【0120】

次いでブロック126は、この MPC プロセスモデル（本来的に制御行列を含む）またはコントローラを、また必要に応じてステップ応答および定常状態応答ゲイン行列を、制御ブロック38にダウンロードし、このデータは動作のために制御ブロック38に組み込まれる。この時点で、該制御ブロック38はプロセス50内でのオンライン動作の準備が整う。

【0121】

所望する場合、プロセスステップ応答はこれらのステップ応答を生成したものとは別の方法で再構成または提供されてもよい。例えば、ステップ応答のうちの一つをシステム内に記憶された異なるモデルからコピーし、たとえば図10乃至図12のスクリーンに掲示し、ある操作変数または外乱変数に対する任意の制御変数または補助変数のステップ応答を特定してもよい。図15は、ユーザが特定のプロセスまたはモデルのステップ応答のうちの一つを選択・コピーし、次いで、この同一の応答を他のモデルに付与または貼り付け、そのステップ応答を新規のモデルに貼り付け、これにより、ユーザが手動でステップ応答モデルを特定することができるスクリーン表示画面を例示している。

【0122】

図16は、ユーザがステップ応答のうちの一つ（この図では、 $TOP_END_POINT - TOP_DRAW$ のステップ応答の場合である）をさらに詳細に見ることができるスクリーン表示画面を例示している。この表示画面には、定常安定ゲイン、応答時間、第一次時定数および平方エラーの如きこのステップ応答のパラメータが、ユーザまたはオペレータが容易に参照できるように例示されている。また所望する場合には、ユーザは、異なるゲインまたは時間コンストレイントの如き異なるパラメータを指定することによってステップ応答のプロパティを目視・変更してもよい。ユーザが異なるゲインまたは他のパラメータを指定した場合、該新たなパラメータまたはパラメータのセットを含んで数学的にステップ応答モデルを再生成することができる。この動作は、ユーザがステップ応答のパラメータを知っており、生成されたステップ応答をこれらのパラメータを満足させるようにまたはこれらに一致するように変更する必要がある場合に役立つ。ステップ応答モデルへの変更は、正方制御行列の対の組み合わせおよび正方制御行列の生成に反映される。というのは、このゲインおよび応答ダイナミックスが利用されているからである。

【0123】

ここで図4を参照すると、プロセス50がオンライン作動中、図3のフローチャート90aを用いて作成される高度制御ブロック38の各動作サイクルまたはスキャン中に実行される基本的なステップが例示されている。ブロック150で、 MPC コントローラ52（図2）は、測定された制御変数 CV および補助変数 AV の値を受け取り、これを処理する。とくに、制御予測プロセスモデルは、 CV 、 AV および DV の測定値または入力を処理し、未来制御パラメータベクトルを作成し、さらに予測される定常状態制御変数 CV_{ss} および補助変数 AV_{ss} を作成する。

【0124】

次いで、ブロック152で、入力処理／フィルタブロック58（図2）は、 MPC コントローラ52によって作成された予測制御変数 CV_{ss} 、補助変数 AV_{ss} および操作変数 MV_{ss} を処理またはフィルタ処理し、このフィルタ処理された値をオペチマイザ54に提供する。オペチマイザ54は、ブロック154で、標準的な LP 技術を実行し、選択されたまたはデフォルトの目的関数を最大化または最小化するが、補助変数および操作変数のいかなるリミットをも侵害せず制御変数を特定の設定ポイント内またはこれらの変数に関する特定の範囲内に維持する、 M 個の操作変数目標 MV_T よりなるセットを決定する。一般的に、オペチマイザ54は、制御変数および補助変数の各々をそのリミットに移動させることによって目標操作変数解 MV_T を算出する。上記の通り、制御変数の各々が各自の設定ポイント（当

10

20

30

40

50

初は制御変数の上限として扱われたこともある)に位置し、補助変数の各々が各自のコンストレイントリミット内にある場合に、解が存在することが多い。このような場合、オブチマイザ54は目的関数の最適結果を生成する決定された操作変数目標 MV_T のみを出力すればよい。

【0125】

しかし、場合によっては、補助変数または操作変数の一部または全部のコンストレイントが厳しく、全ての制御変数がそれらの設定ポイントに位置し全ての補助変数が各々のコンストレイントリミット内に入る動作ポイントを見出すことが不可能である場合がある。なぜなら、このような解は存在しないからである。このような場合には、上述のように、オブチマイザ54は、補助変数が各自のリミット内で動作する動作ポイントを見出すために、制御変数は特定設定ポイント範囲内で移動することが許容される。この場合でも解を得られない場合には、オブチマイザは、その解を得るための一つのリミットであった、補助変数コンストレイントリミットのうちの一つまたは複数を除き、および／またはその解を得るための制御変数設定ポイント範囲を除き、この除去した補助変数コンストレイントリミットおよび／または除去した制御変数設定ポイント範囲を含めずに最適プロセス動作ポイントを決定してもよい。ここで、オブチマイザは、いずれの補助変数または制御変数を減らすかを該制御変数および補助変数の各々に割り当てられた重み付けに基づいて選択する(たとえば、最小重み付け値または最高優先順位の変数が最初に除外される)。優先順位がさらに高い残留制御変数および補助変数に対して、制御変数の設定ポイント範囲および補助変数のリミットをすべて満足させることができる目標操作変数 MV_T が見出されるまで、各々に付与された重み付けまたは優先順位に基づいて補助変数または制御変数をオブチマイザは減らし続ける。

【0126】

次に、ブロック156では、目標変換ブロック55(図2)は、定常状態ステップ応答ゲイン行列を用いて操作変数 MV_T の目標値から制御変数 CV_T および補助変数 AV_T の目標値を決定し、選択したこれらの値の N 個(N は M と同数かまたはそれ未満)よりなるサブセットを、目標入力としてMPCコントローラ52へ提供する。ブロック158で、MPCコントローラ52は、制御行列またはそこから派生する論理を利用してコンストレイントのないMPCコントローラとして上述の通り動作し、これらの目標値の未来 CV ベクトルおよび AV ベクトルを決定し、未来制御パラメータベクトルとの間でベクトル減算を行って未来エラーベクトルを作成する。MPCアルゴリズムは公知の方法で動作し、 $M \times M$ ステップ応答から生成されたプロセスモデルに基づいて定常状態操作変数 MV_{ss} を決定し、これらの MV_{ss} 値を入力処理／フィルタブロック58(図2)に提供する。ブロック160で、MPCアルゴリズムはまた、プロセス50に出力される MV ステップも決定し、これらのステップの第一のステップを任意の適切な方法でプロセス50に出力する。

【0127】

動作中、例えばインタフェース13のうちの一つで駆動する一または複数の監視アプリケーションは、高度制御ブロックまたはこれに通信可能に接続されている他の機能ブロックから、直接またはヒストリアン12を介して情報を購読し、ユーザまたはオペレータに対して、高度制御ブロックの動作状態を閲覧するための一または複数の閲覧スクリーンまたは診断スクリーンを提供してもよい。機能ブロック技術は、制御機能ブロックおよび出力機能ブロックの双方について、カスケード入力(CAS_IN)およびリモートカスケード入力(R_CAS_IN)ならびに対応する逆算出力(BK_CAL_OUT および R_CAS_OUT)を特徴とする。これらのコネクタを用いて、スーパーバイザ的な最適化MPC制御戦略を既存の制御戦略に追加し、一または複数の閲覧スクリーンまたは表示画面を用いて該スーパーバイザ制御戦略を見ることが可能である。同様に、最適化されたMPCコントローラの目標値は、所望する場合にはスーパーバイザ制御戦略からも修正できる。

【0128】

図17は、一または複数のそのような閲覧用アプリケーションにより提示されうるスクリーン表示画面の一例であり、高度制御ブロックの動作に属する情報をその動作中にオペ

10

20

30

40

50

レータに提供する、オブチマイザのダイアログスクリーンを例示している。とくに、プロセスへの入力（操作変数MV）および出力（制御変数および補助変数CV，AV）が別々に例示されている。これらの変数の各々について、スクリーン表示画面は、変数の名称（記述子）と、現行の測定数値と、適切ならば設定ポイントと、オブチマイザにより計算された目標数値と、変数の変化量のユニットおよびユニット値と、現行の変数値の指標とを例示する。出力変数の場合には、変数が、MPCコントローラで用いられる選択された変数と、MPCコントローラにより決定されたこの変数の予測値と、この変数に予め設定された優先順位とのうちの一つであるか否かの指標も示される。このスクリーンにより、オペレータは、高度制御ブロックの現行の動作状況を目視して高度制御ブロックが制御をどのように実行しているか知ることができる。さらに、ユーザは、外部アプリケーションの動作目標を設定して処理量を協調させるため遠隔からポイントを設定することができるように制御パラメータの一部を設定しうる。

【0129】

図18は、診断アプリケーションにより生成されうるスクリーン表示画面であり、高度制御ブロックの診断を実行すべくユーザまたはオペレータに提供されうる診断スクリーンを例示している。とくに、図18の診断スクリーンは、制御変数およびコンストレイント（補助）変数と、操作変数と、外乱変数とを別々に例示している。その各々について、変数の名称または記述子がエラー状態またはアラート状態がこの変数に存在するか否かの指標（最初の列）とともに提供されている。そのようなエラーまたはアラートは、たとえば緑色のチェックマークもしくは赤色の「x」またはその他の所望の方法を利用して画像として表示しうる。また、これらの変数の各々についての数値および状況も示される。操作変数の場合には、これらの信号のBack_Call（逆算またはフィードバック）変数の数値および状況が例示されている。いうまでもなく、制御システム内の問題を判断するために必要な情報をオペレータに提供することにより、高度制御ブロックの診断を実行すべくこのスクリーンを利用することができる。もちろん、オペレータが高度制御ブロックおよびそれが実装されたモジュールの診断を実行することを可能にするために他の種類のスクリーンおよび情報を提供することもできる。

【0130】

ここに記載されている高度機能ブロックは、同一の機能ブロック内にオブチマイザが配置されており、したがってMPCコントローラと同じデバイスで実行されるものとして例示されているが、オブチマイザを別のデバイスに実装することも可能である。とくに、オブチマイザは、ユーザのワークステーション13のうちの一つの如き異なるデバイスに設置されてもよく、コントローラの各実行中またはスキャン中に図2と併せて述べたMPCコントローラと通信を行い、目標操作変数（ MV_T ）またはそこから決定される制御変数（CV）と補助変数（AV）とよりなるサブセットを算出し、MPCコントローラに提供してもよい。当然、公知のOPCインタフェースの如き特別なインタフェースを用いて、コントローラと、内部にMPCコントローラを有する機能ブロックと、オブチマイザを実施または実行するワークステーションまたは他のコンピュータとの間に通信インタフェースを提供してもよい。図2に関して述べた実施例と同様に、オブチマイザおよびMPCコントローラは依然として各スキャンサイクル中に相互に通信を行い、統合した最適MPC制御を実行する必要がある。しかしながら、この場合には、プロセス制御環境内ですでに存在しうる公知のオブチマイザまたは標準オブチマイザの如き他の種類のオブチマイザを利用してもよい。また、最適化問題が非線形であり、その解には非線形計画法技術が必要な場合でも上述の特徴を利用することが有利でありうる。

【0131】

高度制御ブロックおよび本明細書に述べた他のブロックおよびルーチンはフィールドバスおよび標準的な4-20ミリアンペア装置と併せて用いられると本明細書において述べてきたが、これらは当然ながら、他のプロセス制御通信プロトコルまたはプログラミング環境を用いて実施することもでき、また他の種類の装置、機能ブロックまたはコントローラとともに使用してもよい。ここに述べる高度制御ブロックおよび関連する生成ルーチン

およびテストルーチンはソフトウェアにより実現されるのが好ましいが、これらはハードウェア、ファームウェアなどで実現してもよく、プロセス制御システムと関連するその他のプロセッサで実行されてもよい。したがって、本明細書で述べたルーチン40は、所望する場合は、標準的な汎用CPUまたは例えばASICなどの特定用途向けハードウェアまたはファームウェアにより実現されてもよい。ソフトウェアで実現する場合、該ソフトウェアは、磁気ディスク、レーザーディスク、光ディスク、または他の記憶媒体などのコンピュータ読取り可能メモリに、またコンピュータあるいはプロセッサなどのRAMまたはROMなどに格納されてもよい。同様に、該ソフトウェアは、例えばコンピュータ読取り可能ディスクまたは他の移動可能なコンピュータ記憶メカニズム、または、電話回線、インターネットなどの通信チャネルを通じた変調（これは移動可能記憶媒体を介してかかるソフトウェアを提供するのと同様または相互交換可能であるとみなされる）を含む、既知のまたは所望の提供方法を介してユーザまたはプロセス制御システムへ提供されてもよい。

10

【0132】

したがって、本発明は特定の例を参照して説明されたが、これは単に説明目的のためであり本発明を限定するものではない。ここに開示される実施例に対し、本発明の精神および範囲を逸脱することなく変更、追加または削除を行うことが可能であることは、当業者には明らかであろう。

【図面の簡単な説明】

【0133】

20

【図1】 オプティマイザをMPCコントローラと統合する高度のコントローラ機能ブロックを有する制御モジュールを備えるプロセス制御システムのブロック図である。

【図2】 統合型オプティマイザ・MPCコントローラを備える、図1の前記高度コントローラ機能ブロックのブロック図である。

【図3】 図2の前記統合型オプティマイザ・MPCコントローラ機能ブロックを作成・搭載する方法を例示するフローチャート図である。

【図4】 オンライン状態でプロセスが動作中の、図2の前記統合型オプティマイザ・MPCコントローラの動作を例示するフローチャートである。

【図5】 プロセス制御を実行する制御モジュール内の高度制御ブロックを例示するコンフィギュレーションルーチンのスクリーン表示画面である。

30

【図6】 図5の前記高度制御ブロックの特性を示すダイアログボックスを例示するコンフィギュレーションルーチンのスクリーン表示画面である。

【図7】 図5の前記表示画面に描画される高度制御機能ブロックの入力／出力を選択または特定する方法を例示するコンフィギュレーションルーチンのスクリーン表示画面である。

【図8】 ユーザまたはオペレータが高度の制御ブロックの作成に利用するオブジェクト機能のセットのうちの一つを選択することを可能にするコンフィギュレーションルーチンにより提供されたスクリーン表示画面である。

【図9】 高度の制御ブロックの作成中に、ユーザがプロセスモデルの試験と作成とを実行することを可能にするべく利用されうる試験スクリーンのスクリーン表示画面である。

40

【図10】 図9の前記制御変数および補助変数のうちの一つを前記操作変数に主に関連するものとして選択する方法を例示したコンフィギュレーションルーチンのスクリーン表示画面である。

【図11】 特定の操作変数への異なる制御変数および補助変数の応答を示す複数のステップ応答を例示したコンフィギュレーションルーチンのスクリーン表示画面である。

【図12】 前記操作変数のうちの異なる変数への同一の制御変数または補助変数の応答を示す複数のステップ応答を例示したコンフィギュレーションルーチンのスクリーン表示画面である。

【図13】 操作変数と関連付けられる制御変数または補助変数を選択する他の方法を例示するコンフィギュレーションルーチンのスクリーン表示画面である。

50

【図 1 4】操作変数と関連付けられる制御変数または補助変数を選択する他の方法を例示するコンフィギュレーションルーチンのスクリーン表示画面である。

【図 1 5】異なるモデルにおいて利用すべくコピーされるモデルのステップ応答のうちの一つをコピーする方法を例示したコンフィギュレーションルーチンのスクリーン表示画面である。

【図 1 6】特定の操作変数への異なる制御変数および補助変数の応答を示す複数のステップ応答を例示したコンフィギュレーションルーチンのスクリーン表示画面である。

【図 1 7】特定の操作変数への異なる制御変数および補助変数の応答を示す複数のステップ応答を例示したコンフィギュレーションルーチンのスクリーン表示画面である。

【図 1 8】特定の操作変数への異なる制御変数および補助変数の応答を示す複数のステップ応答を例示したコンフィギュレーションルーチンのスクリーン表示画面である。 10

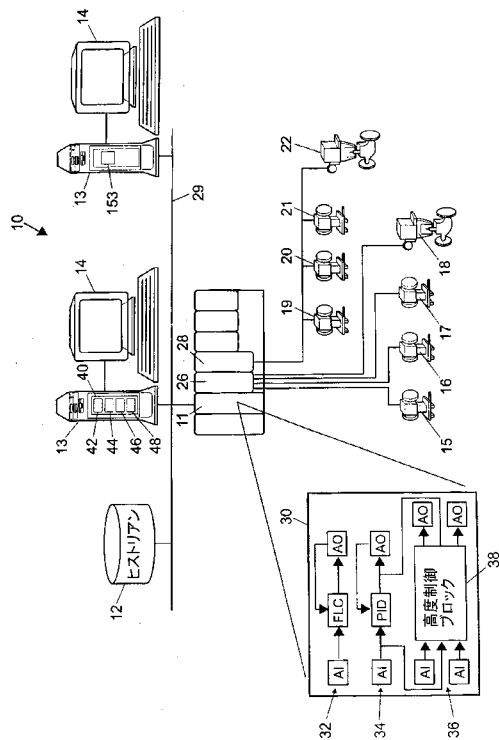
【符号の説明】

【0 1 3 4】

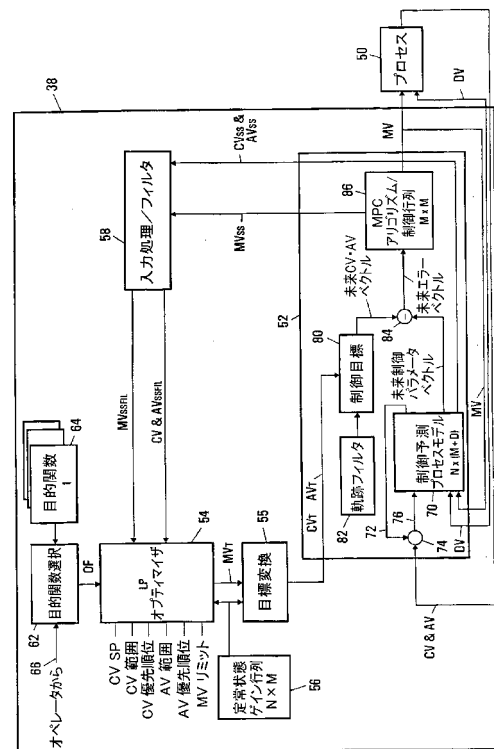
10	プロセス制御システム	
11	プロセスコントローラ	
12	データヒストリアン	
13	ワークステーション、コンピュータ、ユーザインタフェース	
14	ディスプレイスクリーン	
26、28	入力／出力（I／O）カード	
29	通信ネットワーク	20
15～22	フィールドデバイス	
32、34	ルーチン	
36	制御ループ	
38	高度制御ブロック	
40	高度制御ブロック生成ルーチン	
42	制御ブロック生成ルーチン	
44	プロセスモデル化ルーチン	
46	制御論理パラメータ作成ルーチン	
48	オブチマイザルーチン	
50	プロセス	30
52	M P C コントローラ	
54	オブチマイザ	
55	目標変換ブロック	
56	ステップ応答モデルまたは制御行列	
58	入力処理／フィルタブロック	
62	選択ブロック	
64	目的関数	
66、76	入力	
70	制御予測プロセスモデル	
72	出力	40
74、84	ベクトル加算器	
80	制御目標ブロック	
82	軌跡フィルタ	
90	フローチャート	
101	傾向プロット領域	
102	プロット	
104	モード	
106	設定時間	
112、114	ライン	
116	モデル作成ボタン	50

- 200 表示スクリーン
- 204、208 区域
- 212、216 列
- 220 ゲイン
- 224 デッドタイム
- 228 利用可能変数の列
- 232a 追加ボタン
- 232b 取り除きボタン
- 236 戻るボタン

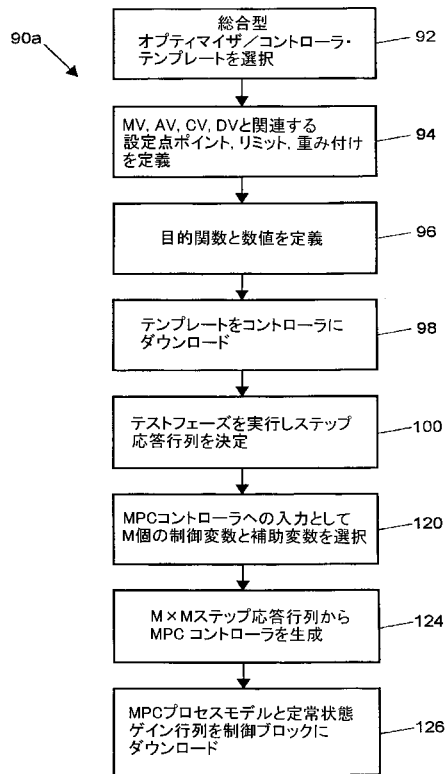
【図 1】



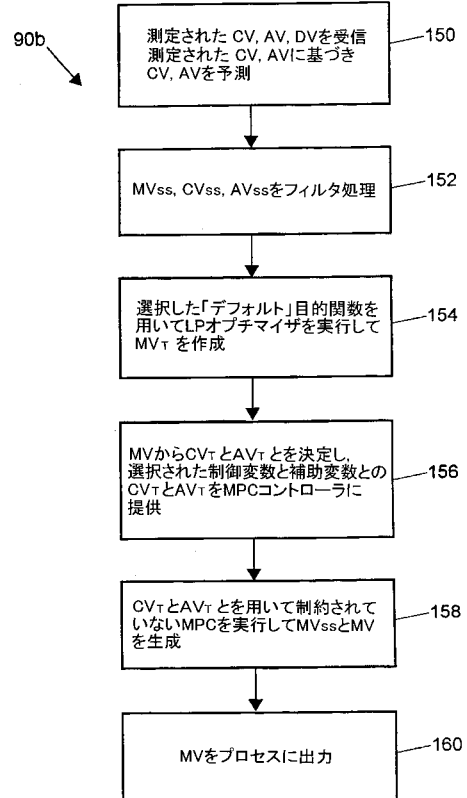
【図 2】



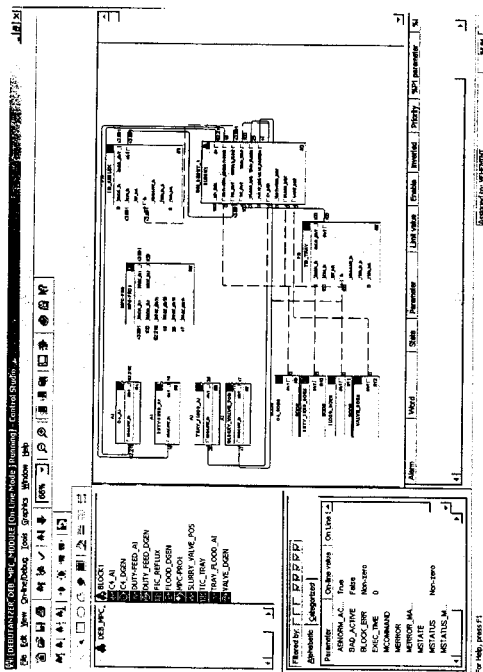
【 図 3 】



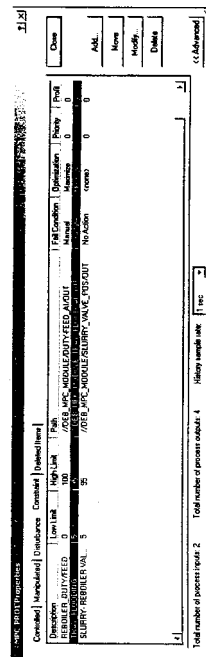
【図 4】



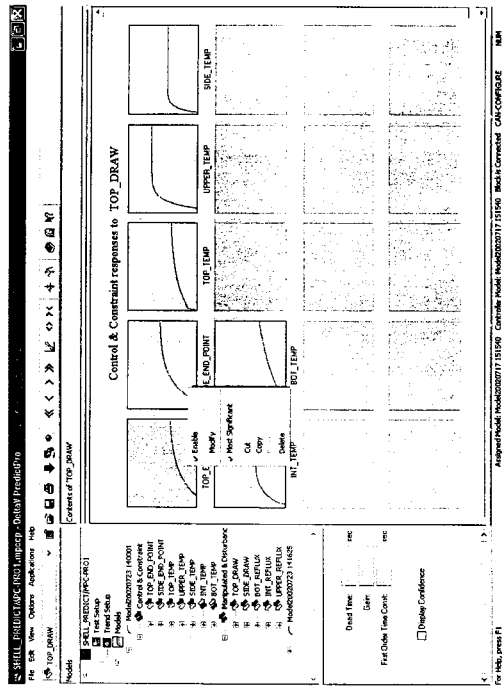
【 図 5 】



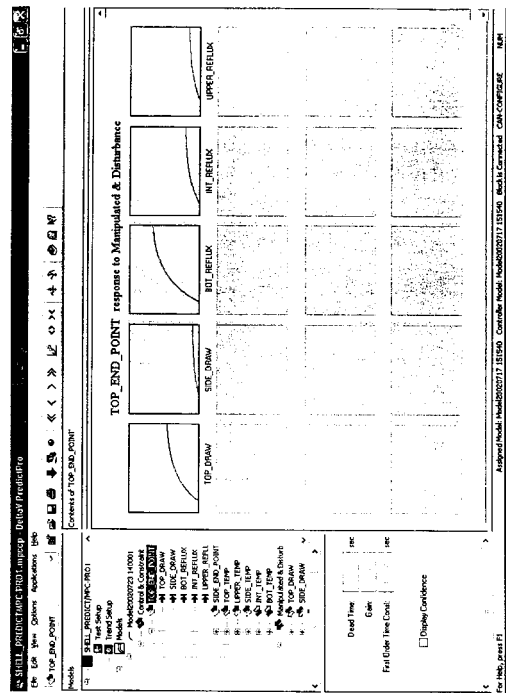
【 図 6 】



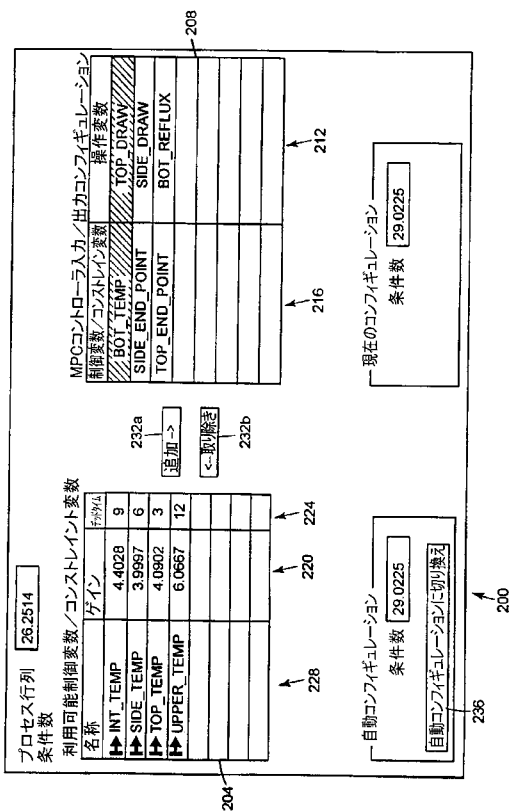
【図 1 1】



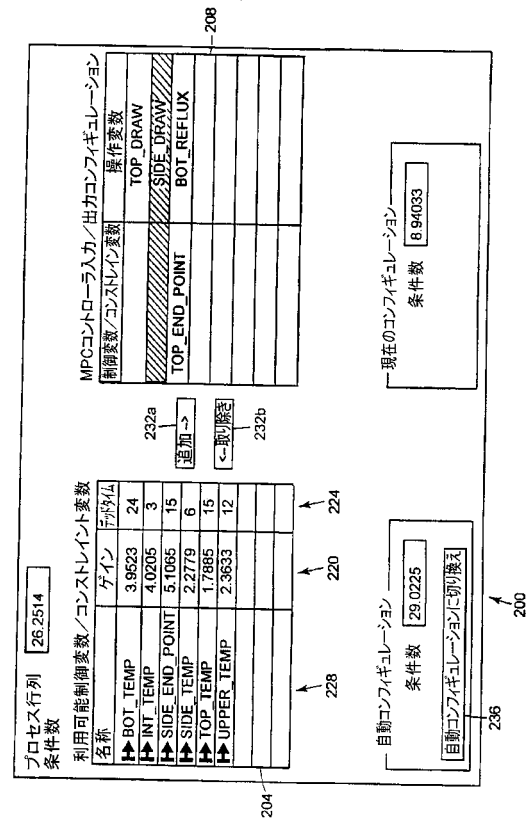
【図 1 2】



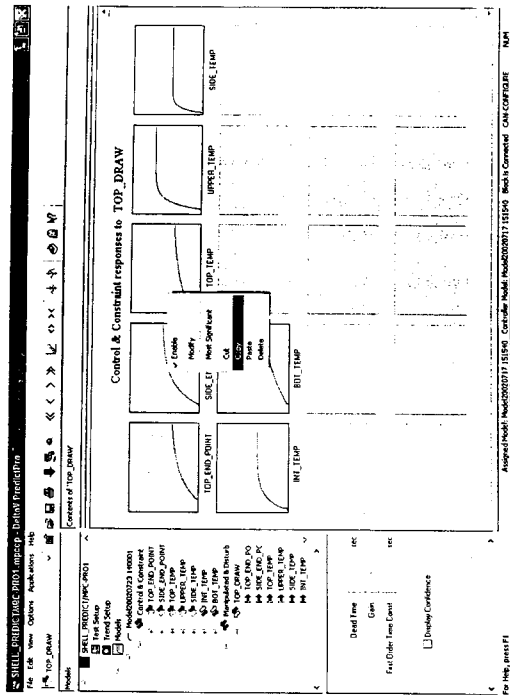
【図 1 3】



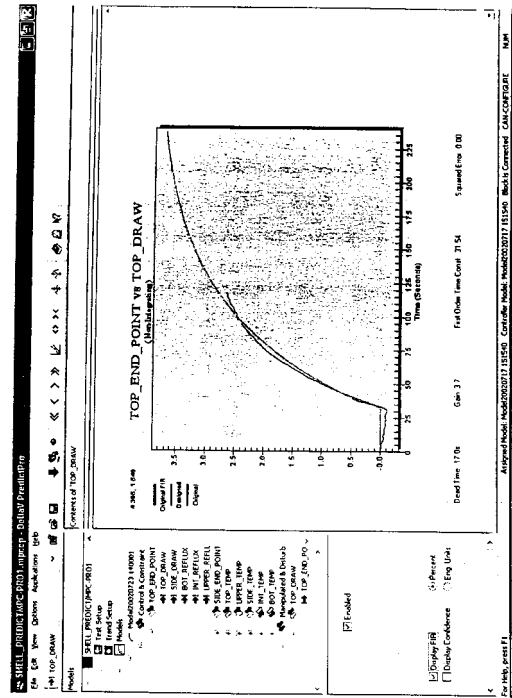
【図 1 4】



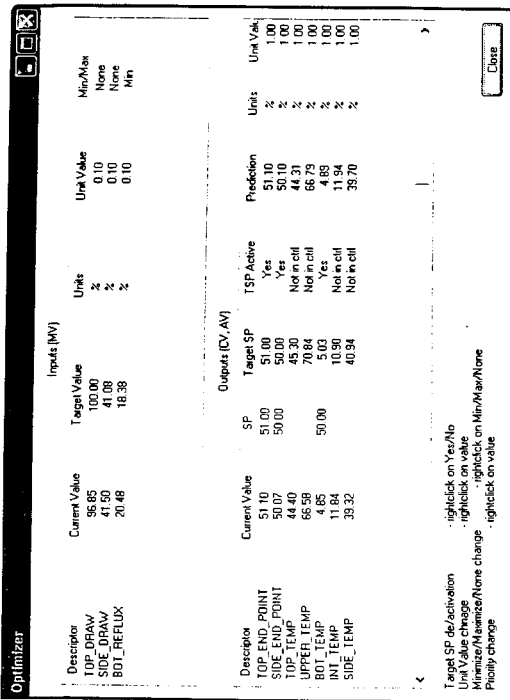
【図 15】



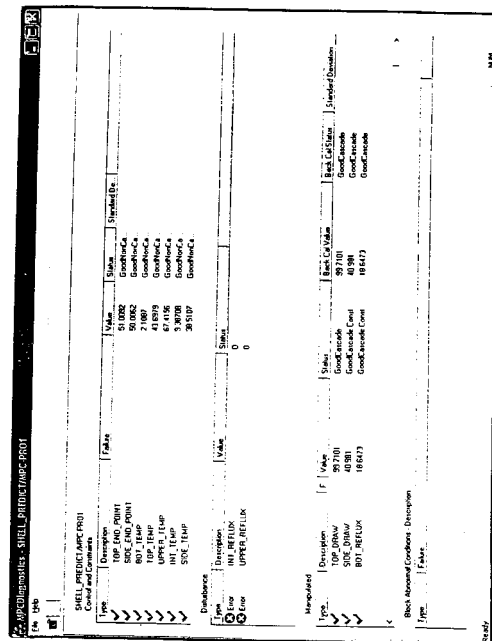
【図 16】



【図 17】



【図 18】



フロントページの続き

- (72)発明者 メータ, アシシ
 アメリカ合衆国 7 8 6 6 4 テキサス ラウンド ロック ウインド ソング トレイル 2 0
 2 0
- (72)発明者 ウォズニス, ウィルヘルム ケイ.
 アメリカ合衆国 7 8 7 5 0 テキサス オースティン サンドストーン トレイル 1 1 1 2 4
- (72)発明者 ティーレ, ダーク.
 アメリカ合衆国 7 8 7 2 9 テキサス オースティン ロンサム ドーヴ 7 8 1 1
- (72)発明者 ウォズニス, ペーター
 アメリカ合衆国 7 8 6 1 3 テキサス セダー パーク リトル エルム トレイル 2 6 1 0
- (72)発明者 ニクソン, マーク
 アメリカ合衆国 7 8 6 8 1 テキサス ラウンド ロック ブラックジャック ドライブ 1 5
 0 3
- (72)発明者 ブレビンス, テレンス エル.
 アメリカ合衆国 7 8 6 8 1 テキサス ラウンド ロック カーメル ドライブ 3 8 0 1
- (72)発明者 オッテンバッチャー, ロン
 アメリカ合衆国 7 8 7 5 0 テキサス オースティン ローリング オークス トレイル 9 3
 0 1
- Fターム(参考) 5H004 GA30 GB01 KC02 KC08 KC12 KC24 KC27

【外国語明細書】
2005292862000001.pdf