

【公報種別】特許法第17条の2の規定による補正の掲載
 【部門区分】第6部門第3区分
 【発行日】平成17年7月21日(2005.7.21)

【公開番号】特開2003-76431(P2003-76431A)

【公開日】平成15年3月14日(2003.3.14)

【出願番号】特願2001-267678(P2001-267678)

【国際特許分類第7版】

G 05 F 1/56

G 11 C 11/407

【F I】

G 05 F 1/56 310D

G 05 F 1/56 310K

G 11 C 11/34 354F

【手続補正書】

【提出日】平成16年11月26日(2004.11.26)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

電流通路の一端が第1の電圧の供給ノードに接続され、電流通路の他端が電圧出力ノードに接続されたトランジスタと、

複数の第1の抵抗と一端及び他端を有し、一端が上記電圧出力ノードに接続され、制御信号に応じて上記複数の第1の抵抗が選択され、選択された第1の抵抗が上記一端と他端との間で直列に接続され、かつ非選択の第1の抵抗が第2の電圧の供給ノードに接続されて、上記制御信号に応じて一端と他端との間の抵抗値が変化する可変抵抗回路と、

上記可変抵抗回路の他端と上記第2の電圧の供給ノードとの間に接続された第2の抵抗と、

上記可変抵抗回路の他端の電圧を基準電圧と比較し、この比較結果に応じた信号を上記トランジスタのゲートにフィードバックする比較回路

とを具備したことを特徴とする半導体集積回路。

【請求項2】

電流通路の一端が第1の電圧の供給ノードに接続された第1極性の第1のトランジスタと、

電流通路の一端及びゲートが上記第1のトランジスタの電流通路の他端に接続された第2極性の第2のトランジスタと、

複数の第1の抵抗と一端及び他端を有し、一端が上記第2のトランジスタの電流通路の他端に接続され、制御信号に応じて上記複数の第1の抵抗が選択され、選択された第1の抵抗が上記一端と他端との間で直列に接続され、かつ非選択の第1の抵抗が第2の電圧の供給ノードに接続されて、上記制御信号に応じて一端と他端との間の抵抗値が変化する可変抵抗回路と、

上記可変抵抗回路の他端と上記第2の電圧の供給ノードとの間に接続された第2の抵抗と、

上記可変抵抗回路の他端の電圧を基準電圧と比較し、この比較結果に応じた信号を上記第1のトランジスタのゲートにフィードバックする比較回路と、

ゲートが上記第2のトランジスタのゲートに接続され、電流通路が第3の電圧の供給ノ

ードと電圧出力ノードとの間に接続された第2極性の第3のトランジスタとを具備したことを特徴とする半導体集積回路。

【請求項3】

前記複数の第1の抵抗のうち抵抗値が最も小さいものが前記第2の電圧の供給ノードに最も近くなるよう配置され、前記第2の電圧の供給ノードから遠ざかるのに伴なって抵抗値が順次大きくなるように前記複数の第1の抵抗が配置されることを特徴とする請求項1又は2記載の半導体集積回路。

【請求項4】

前記電圧出力ノードと前記可変抵抗回路の他端とに接続された容量回路を具備することを特徴とする請求項1記載の半導体集積回路。

【請求項5】

前記第2のトランジスタの電流通路の他端と前記可変抵抗回路の他端とに接続された容量回路を具備したことを特徴とする請求項2記載の半導体集積回路。