

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구  
국제사무국

(43) 국제공개일  
2020년 3월 19일 (19.03.2020)



(10) 국제공개번호  
**WO 2020/054927 A1**

(51) 국제특허분류:  
*G09G 5/10* (2006.01)

(21) 국제출원번호: PCT/KR2019/001589

(22) 국제출원일: 2019년 2월 8일 (08.02.2019)

(25) 출원언어: 한국어

(26) 공개언어: 한국어

(30) 우선권정보:  
10-2018-0110539 2018년 9월 14일 (14.09.2018) KR

(71) 출원인: 삼성전자주식회사 (SAMSUNG ELECTRONICS CO., LTD.) [KR/KR]; 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 부경대학교 산학협력단 (PUKYONG NATIONAL UNIVERSITY INDUSTRY-UNIVERSITY COOPERATION FOUN-

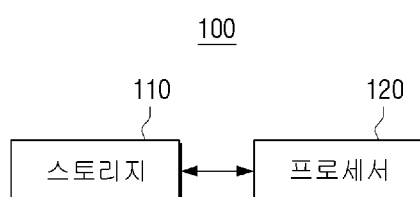
DATION) [KR/KR]; 48547 부산시 남구 신전로 365, Busan (KR).

(72) 발명자: 정영훈 (JEONG, Younghoon); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 응우옌호앙남 (NGUYEN, Hoang Nam); 48547 부산시 남구 신전로 365, Busan (KR). 이철 (LEE, Chul); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 김요섭 (KIM, Joseph); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 문영수 (MOON, Youngsu); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 보반투 (VO, Van Tu); 48547 부산시 남구 신전로 365, Busan (KR). 임재문 (LIM, Jaemoon); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR).

(74) 대리인: 김태현 등 (KIM, Tae-hun et al.); 06626 서울시 서초구 강남대로 343 신덕빌딩 9층, Seoul (KR).

(54) Title: ELECTRONIC DEVICE AND CONTROL METHOD THEREOF

(54) 발명의 명칭: 전자 장치 및 그 제어 방법



110 ... Storage  
120 ... Processor

(57) Abstract: Disclosed is an electronic device. The electronic device comprises: a storage storing first human visual system (HVS) recognition information according to a difference in brightness between adjacent pixels based on a first maximum output brightness and second HVS recognition information according to a difference in brightness between the adjacent pixels based on a second maximum output brightness; and a processor for obtaining a first histogram regarding a difference in gradation between adjacent pixels of an input image on the basis of the first maximum output brightness, obtaining a second histogram regarding a difference in gradation between the adjacent pixels of the input image on the basis of the second maximum output brightness, obtaining a third histogram regarding a difference in brightness between the adjacent pixels of the input image on the basis of the first HVS recognition information, obtaining a fourth histogram regarding a difference in brightness between the adjacent pixels of the input image on the basis of the second HVS recognition information, and obtaining a brightness value regarding the input image corresponding to the second maximum output brightness on the basis of a difference between a first value obtained on the basis of information on the first and third histograms and a second value obtained on the basis of the second and fourth histograms.

(57) 요약서: 전자 장치가 개시된다. 전자 장치는, 제1 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제1 HVS(Human visual system) 인지 정보 및 제2 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제2 HVS 인지 정보가 저장된 스토리지 및 제1 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제1 히스토그램을 획득하고, 제2 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제2 히스토그램을 획득하고, 제1 HVS 인지 정보에 기초하여 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제3 히스토그램을 획득하고, 제2 HVS 인지 정보에 기초하여 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제4 히스토그램을 획득하고, 제1 및 제3 히스토그램 정보에 기초하여 획득된 제1 값 및, 제2 및 제4 히스토그램에 기초하여 획득된 제2 값 간 차이에 기초하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득하는 프로세서를 포함한다.

(81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

## 명세서

### 발명의 명칭: 전자 장치 및 그 제어 방법

#### 기술분야

- [1] 본 발명은 전자 장치 및 그 제어 방법에 관한 것으로, 보다 상세하게는 입력 영상의 계조, 휘도를 조정하여 출력하는 전자 장치 및 그 제어 방법에 관한 것이다.

#### 배경기술

- [2] 전자 기술의 발달에 힘입어 다양한 유형의 전자기기가 개발 및 보급되고 있다. 특히, 가장 많이 사용되고 있는 모바일 장치, TV와 같은 디스플레이 장치는 최근 수년 간 급속도로 발전하고 있다.
- [3] 최근 1,000nit 이상의 고휘도, 고광량 출력이 가능한 전자 장치가 개발 및 보급되고 있으며, 이러한 전자 장치는 영상의 왜곡을 최소화하고 폭 넓은 다이내믹 레인지로 출력할 수 있다.
- [4] 다만, 고휘도 출력이 제한되는 종래의 전자 장치는 영상의 특성, 인간 시각(HVS, Human visual system)의 인지 반응에 대한 고려 없이 영상을 저휘도로 조정하여 출력하였다. 이에 따라, 출력 영상의 다이내믹 레인지의 폭이 좁아지며, 영상에 대한 인간 시각에 따른 왜곡 등이 발생하였다.
- [5] 고휘도 출력이 제한되는 전자 장치에서도 영상의 특성 및 인간 시각의 인지 반응 등을 고려하여 입력 영상의 계조 또는 휘도를 조정하는 모델에 대한 요구가 있었다.

#### 발명의 상세한 설명

##### 기술적 과제

- [6] 본 개시는 상술한 필요성에 따른 것으로, 본 개시의 목적은 인간 시각의 인지 반응, 영상의 특성 등을 고려하여 영상의 계조, 휘도를 조정하는 전자 장치 및 그 제어 방법을 제공함에 있다.

##### 과제 해결 수단

- [7] 본 개시의 상술한 목적을 달성하기 위한 일 실시 예에 따르면 전자 장치는, 제1 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제1 HVS(Human visual system) 인지 정보 및 제2 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제2 HVS 인지 정보가 저장된 스토리지 및 상기 제1 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제1 히스토그램을 획득하고, 상기 제2 최대 출력 휘도에 기초하여 상기 입력 영상의 인접 픽셀 간 계조 차이에 대한 제2 히스토그램을 획득하고, 상기 제1 HVS 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제3 히스토그램을 획득하고, 상기 제2 HVS 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제4 히스토그램을 획득하고, 상기 제1 및 제3 히스토그램

정보에 기초하여 획득된 제1 값 및, 상기 제2 및 제4 히스토그램에 기초하여 획득된 제2 값 간 차이에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하는 프로세서를 포함한다.

- [8] 여기서, 상기 프로세서는, 상기 입력 영상에 상기 제2 최대 출력 휘도에 따른 가이드 톤 맵핑 커브를 적용하여 가이드 영상을 획득하고, 상기 가이드 영상의 인접 픽셀 간 계조 차이에 대한 제5 히스토그램을 획득하고, 상기 제1 값 및 제2 값 간 차이 및, 상기 제2 및 제5 히스토그램 간 차이에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득할 수 있다.
- [9] 여기서, 상기 프로세서는, 상기 입력 영상의 각 픽셀의 계조 값에 반 비례하는 가중치를 상기 제2 및 제5 히스토그램 간 차이에 적용하여 상기 입력 영상에 대한 휘도 값을 획득할 수 있다.
- [10] 또한, 상기 프로세서는, 상기 제2 최대 출력 휘도에 기초하여 상기 입력 영상의 인접 픽셀 간 계조 차이에 대한 복수의 제2 히스토그램을 획득하고, 상기 제2 HVS 인지 정보에 기초하여 상기 복수의 제2 히스토그램에 대응되는 복수의 제4 히스토그램을 획득하고, 상기 복수의 제2 히스토그램 각각에 포함된 복수의 원소 및 대응되는 제4 히스토그램에 포함된 복수의 원소 간 곱에 기초하여 복수의 제2 값을 획득하고, 상기 복수의 제2 값 각각 및 상기 제1 값 간 차이 값에 기초하여 상기 복수의 제2 히스토그램 중 하나를 선택하고, 상기 선택된 제2 히스토그램에 대응되는 제4 히스토그램에 기초하여 상기 입력 영상에 대한 휘도 값을 획득할 수 있다.
- [11] 여기서, 상기 프로세서는, 상기 입력 영상에 복수의 톤 맵핑 커브를 적용하여 복수의 영상을 획득하고, 상기 복수의 영상에 포함된 인접 픽셀 간 계조 차이에 기초하여 상기 복수의 제2 히스토그램을 획득하며, 상기 복수의 톤 맵핑 커브 중 상기 선택된 제2 히스토그램에 대응되는 톤 맵핑 커브를 식별하고, 상기 식별된 톤 맵핑 커브를 상기 입력 영상에 적용하여 상기 입력 영상에 대한 휘도 값을 획득할 수 있다.
- [12] 또한, 상기 스토리지는, 영상의 계조 값 및 대응되는 휘도 값에 대한 맵핑 정보를 저장하며, 상기 프로세서는, 상기 맵핑 정보에 기초하여 상기 입력 영상에 포함된 복수의 픽셀 별 계조 값에 대응되는 휘도 값을 획득하고, 획득된 휘도 값에 기초하여 상기 제3 및 제4 히스토그램을 획득할 수 있다.
- [13] 또한, 상기 프로세서는, 상기 입력 영상에 상이한 크기로 스케일링하여 복수의 스케일링 영상을 획득하고, 상기 제1 최대 출력 휘도에 기초하여 상기 복수의 스케일링 영상의 인접 픽셀 간 계조 차이에 대한 복수의 히스토그램을 획득하고, 상기 복수의 히스토그램에 상이한 가중치를 적용한 후, 상기 가중치가 적용된 상기 복수의 히스토그램을 합산하여 상기 제1 히스토그램을 획득할 수 있다.
- [14] 또한, 상기 프로세서는, 상기 제2 히스토그램에 가중치 행렬을 적용하여 제6 히스토그램을 획득하고, 상기 제1 값 및 제2 값 간 차이, 상기 제2 및 제5 히스토그램 간 차이, 및 상기 제6 히스토그램에 기초하여 상기 제2 최대 출력

휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하며, 상기 가중치 행렬은, 대각선 방향의 원소들에 1을 적용하는 대각 행렬일 수 있다.

[15] 여기서, 상기 프로세서는, 하기 수학식에 기초하여 상기 입력 영상에 대한 휘도 값을 획득할 수 있다.

$$[16] \quad \underset{H_{500}}{\text{minimize}} \quad \alpha \| H_{1k} \odot R_{1k}^{HVS} - H_{500} \odot R_{500}^{HVS} \|_F^2 + (1-\alpha) \| W \odot (H_{500} - H_g) \|_F^2 + \beta \| H_{500} D \|_F^2$$

[17] 여기서,  $H_{1k}$ 는 제1 히스토그램,  $H_{500}$ 은 제2 히스토그램,  $R_{1k}^{HVS}$ 는 제3

히스토그램,  $R_{500}^{HVS}$ 은 제4 히스토그램,  $H_g$ 는 제5 히스토그램,  $H_{500}D$ 는 제6

히스토그램,  $H_{1k} \odot R_{1k}^{HVS}$ 는 제1 값,  $H_{500} \odot R_{500}^{HVS}$ 는 제2 값,  $D$ 는 가중치 행렬,  $\alpha$ 는 제1 가중치,  $\beta$ 는 제2 가중치를 의미함.

[18] 한편, 본 개시의 일 실시 예에 따르면 제1 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제1 HVS(Human visual system) 인지 정보 및 제2 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제2 HVS 인지 정보가 저장된 전자 장치의 제어 방법은, 상기 제1 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제1 히스토그램을 획득하는 단계, 상기 제2 최대 출력 휘도에 기초하여 상기 입력 영상의 인접 픽셀 간 계조 차이에 대한 제2 히스토그램을 획득하는 단계, 상기 제1 HVS 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제3 히스토그램을 획득하는 단계, 상기 제2 HVS 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제4 히스토그램을 획득하는 단계 및 상기 제1 및 제3 히스토그램 정보에 기초하여 획득된 제1 값 및, 상기 제2 및 제4 히스토그램에 기초하여 획득된 제2 값 간 차이에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하는 단계를 포함한다.

[19] 여기서, 제어 방법은 상기 입력 영상에 상기 제2 최대 출력 휘도에 따른 가이드 톤 맵핑 커브를 적용하여 가이드 영상을 획득하는 단계, 상기 가이드 영상의 인접 픽셀 간 계조 차이에 대한 제5 히스토그램을 획득하는 단계를 포함하고, 상기 입력 영상에 대한 휘도 값을 획득하는 단계는, 상기 제1 값 및 제2 값 간 차이 및, 상기 제2 및 제5 히스토그램 간 차이에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득할 수 있다.

[20] 여기서, 상기 입력 영상에 대한 휘도 값을 획득하는 단계는, 상기 입력 영상의 각 픽셀의 계조 값에 반 비례하는 가중치를 상기 제2 및 제5 히스토그램 간 차이에 적용하여 상기 입력 영상에 대한 휘도 값을 획득할 수 있다.

[21] 또한, 상기 제2 히스토그램을 획득하는 단계는, 상기 제2 최대 출력 휘도에 기초하여 상기 입력 영상의 인접 픽셀 간 계조 차이에 대한 복수의 제2 히스토그램을 획득하는 단계를 포함하고, 상기 입력 영상에 대한 휘도 값을 획득하는 단계는, 상기 복수의 제2 히스토그램 각각에 포함된 복수의 원소 및

대응되는 제4 히스토그램에 포함된 복수의 원소 간 곱에 기초하여 복수의 제2 값을 획득하는 단계, 상기 복수의 제2 값 각각 및 상기 제1 값 간 차이 값에 기초하여 상기 복수의 제2 히스토그램 중 하나를 선택하는 단계 및 상기 선택된 제2 히스토그램에 대응되는 제4 히스토그램에 기초하여 상기 입력 영상에 대한 휘도 값을 획득하는 단계를 포함할 수 있다.

[22] 여기서, 상기 제2 히스토그램을 획득하는 단계는, 상기 입력 영상에 복수의 톤 맵핑 커브를 적용하여 복수의 영상을 획득하는 단계 및 상기 복수의 영상에 포함된 인접 픽셀 간 계조 차이에 기초하여 상기 복수의 제2 히스토그램을 획득하는 단계를 포함하고, 상기 입력 영상에 대한 휘도 값을 획득하는 단계는, 상기 복수의 톤 맵핑 커브 중 상기 선택된 제2 히스토그램에 대응되는 톤 맵핑 커브를 식별하는 단계 및 상기 식별된 톤 맵핑 커브를 상기 입력 영상에 적용하여 상기 입력 영상에 대한 휘도 값을 획득하는 단계를 포함할 수 있다.

[23] 또한, 상기 제3 히스토그램을 획득하는 단계는, 상기 전자 장치에 저장된 영상의 계조 값 및 대응되는 휘도 값에 대한 맵핑 정보에 기초하여 상기 입력 영상에 포함된 복수의 픽셀 별 계조 값에 대응되는 휘도 값을 획득하는 단계 및 상기 제1 HVS 인지 정보 및 상기 획득된 휘도 값에 기초하여 상기 제3 히스토그램을 획득하는 단계를 포함하고, 상기 제4 히스토그램을 획득하는 단계는, 상기 맵핑 정보에 기초하여 상기 입력 영상에 포함된 복수의 픽셀 별 계조 값에 대응되는 휘도 값을 획득하는 단계 및 상기 제2 HVS 인지 정보 및 상기 획득된 휘도 값에 기초하여 상기 제4 히스토그램을 획득하는 단계를 포함할 수 있다.

[24] 또한, 상기 제1 히스토그램을 획득하는 단계는, 상기 입력 영상에 상이한 크기로 스케일링하여 복수의 스케일링 영상을 획득하는 단계, 상기 제1 최대 출력 휘도에 기초하여 상기 복수의 스케일링 영상의 인접 픽셀 간 계조 차이에 대한 복수의 히스토그램을 획득하는 단계 및 상기 복수의 히스토그램에 상이한 가중치를 적용한 후, 상기 가중치가 적용된 상기 복수의 히스토그램을 합산하여 상기 제1 히스토그램을 획득하는 단계를 포함할 수 있다.

[25] 또한, 제어 방법은, 상기 제2 히스토그램에 가중치 행렬을 적용하여 제6 히스토그램을 획득하는 단계를 포함하고, 상기 입력 영상에 대한 휘도 값을 획득하는 단계는, 상기 제1 값 및 제2 값 간 차이, 상기 제2 및 제5 히스토그램 간 차이, 및 상기 제6 히스토그램에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하고, 상기 가중치 행렬은, 대각선 방향의 원소들에 1을 적용하는 대각 행렬일 수 있다.

[26] 여기서, 상기 입력 영상에 대한 휘도 값을 획득하는 단계는, 하기 수학식에 기초하여 상기 입력 영상에 대한 휘도 값을 획득할 수 있다.

[27] 
$$\underset{H_{500}}{\text{minimize}} \quad \alpha \| H_{1k} \odot R_{1k}^{HVS} - H_{500} \odot R_{500}^{HVS} \|_F^2 + (1-\alpha) \| W \odot (H_{500} - H_g) \|_F^2 + \beta \| H_{500} D \|_F^2$$

- [28] 여기서,  $H_{1k}$ 는 제1 히스토그램,  $H_{500}$ 은 제2 히스토그램,  $R_{1k}^{HVS}$ 는 제3 히스토그램,  $R_{500}^{HVS}$ 은 제4 히스토그램,  $H_g$ 는 제5 히스토그램,  $H_{500}D$ 는 제6 히스토그램,  $H_{1k} \odot R_{1k}^{HVS}$ 는 제1 값,  $H_{500} \odot R_{500}^{HVS}$ 는 제2 값,  $D$ 는 가중치 행렬,  $\alpha$ 는 제1 가중치,  $\beta$ 는 제2 가중치를 의미함.
- [29] 한편, 본 개시의 일 실시 예에 따르면, 전자 장치의 프로세서에 의해 실행되는 경우 상기 전자 장치가 동작을 수행하도록 하는 컴퓨터 명령을 저장하는 비일시적 컴퓨터 판독 가능 매체에 있어서, 상기 동작은, 제1 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제1 히스토그램을 획득하는 단계, 제2 최대 출력 휘도에 기초하여 상기 입력 영상의 인접 픽셀 간 계조 차이에 대한 제2 히스토그램을 획득하는 단계, 상기 제1 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제1 HVS(Human visual system) 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제3 히스토그램을 획득하는 단계, 상기 제2 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제2 HVS 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제4 히스토그램을 획득하는 단계 및 상기 제1 및 제3 히스토그램 정보에 기초하여 획득된 제1 값 및, 상기 제2 및 제4 히스토그램에 기초하여 획득된 제2 값 간 차이에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하는 단계를 포함한다.

### 발명의 효과

- [30] 본 개시는 다양한 실시 예들에 따르면, 인간 시각의 인지 반응, 영상의 특성 등을 고려하여 영상의 계조, 휘도를 조정함으로써 입력 영상 대비 출력 영상에 대한 시각적 감각의 차이, 왜곡 정도 등을 최소화시키는 전자 장치 및 그 제어 방법을 제공함에 있다.

### 도면의 간단한 설명

- [31] 도 1은 본 개시의 일 실시 예에 따른 전자 장치를 설명하기 위한 도면이다.
- [32] 도 2는 본 개시의 일 실시 예에 따른 전자 장치의 구성을 나타내는 블록도이다.
- [33] 도 3은 도 2에 도시된 전자 장치의 세부 구성을 나타내는 블록도이다.
- [34] 도 4는 본 개시의 일 실시 예에 따른 제1 히스토그램을 설명하기 위한 도면이다.
- [35] 도 5는 본 개시의 일 실시 예에 따른 계조 값 및 휘도 값에 대한 맵핑 정보를 설명하기 위한 그래프이다.
- [36] 도 6 및 도 7은 본 개시의 일 실시 예에 따른 HVS(Human visual system) 인지 정보를 설명하기 위한 도면이다.
- [37] 도 8 및 도 9는 본 개시의 일 실시 예에 따른 인접 픽셀 간 휘도 차이를 설명하기 위한 도면이다.
- [38] 도 10은 본 개시의 일 실시 예에 따른 가이드 톤 맵핑 커브를 설명하기 위한 도면이다.

- [39] 도 11은 본 개시의 일 실시 예에 따른 가중치를 설명하기 위한 도면이다.
- [40] 도 12는 본 개시의 일 실시 예에 따른 가중치 행렬을 설명하기 위한 도면이다.
- [41] 도 13은 본 개시의 일 실시 예에 따른 입력 영상에 대한 휘도 값을 설명하기 위한 도면이다.
- [42] 도 14는 본 개시의 일 실시 예에 따른 전자 장치의 제어 방법을 설명하기 위한 흐름도이다.

### 발명의 실시를 위한 최선의 형태

[43] -

### 발명의 실시를 위한 형태

- [44] 본 명세서에서 사용되는 용어에 대해 간략히 설명하고, 본 개시에 대해 구체적으로 설명하기로 한다.
- [45] 본 개시의 실시 예에서 사용되는 용어는 본 개시에서의 기능을 고려하면서 가능한 현재 널리 사용되는 일반적인 용어들을 선택하였으나, 이는 당 분야에 종사하는 기술자의 의도 또는 관례, 새로운 기술의 출현 등에 따라 달라질 수 있다. 또한, 특정한 경우는 출원인이 임의로 선정한 용어도 있으며, 이 경우 해당되는 개시의 설명 부분에서 상세히 그 의미를 기재할 것이다. 따라서 본 개시에서 사용되는 용어는 단순한 용어의 명칭이 아닌, 그 용어가 가지는 의미와 본 개시의 전반에 걸친 내용을 토대로 정의되어야 한다.
- [46] 본 개시의 실시 예들은 다양한 변환을 가할 수 있고 여러 가지 실시 예를 가질 수 있는바, 특정 실시 예들을 도면에 예시하고 상세한 설명에 상세하게 설명하고자 한다. 그러나 이는 특정한 실시 형태에 대해 범위를 한정하려는 것이 아니며, 개시된 사상 및 기술 범위에 포함되는 모든 변환, 균등물 내지 대체물을 포함하는 것으로 이해되어야 한다. 실시 예들을 설명함에 있어서 관련된 공지 기술에 대한 구체적인 설명이 요지를 흐릴 수 있다고 판단되는 경우 그 상세한 설명을 생략한다.
- [47] 제1, 제2 등의 용어는 다양한 구성요소들을 설명하는데 사용될 수 있지만, 구성요소들은 용어들에 의해 한정되어서는 안 된다. 용어들은 하나의 구성요소를 다른 구성요소로부터 구별하는 목적으로만 사용된다.
- [48] 단수의 표현은 문맥상 명백하게 다르게 뜻하지 않는 한, 복수의 표현을 포함한다. 본 출원에서, "포함하다" 또는 "구성되다" 등의 용어는 명세서상에 기재된 특징, 숫자, 단계, 동작, 구성요소, 부품 또는 이들을 조합한 것이 존재함을 지정하려는 것이지, 하나 또는 그 이상의 다른 특징들이나 숫자, 단계, 동작, 구성요소, 부품 또는 이들을 조합한 것들의 존재 또는 부가 가능성을 미리 배제하지 않는 것으로 이해되어야 한다.
- [49] 본 개시에서 "모듈" 혹은 "부"는 적어도 하나의 기능이나 동작을 수행하며, 하드웨어 또는 소프트웨어로 구현되거나 하드웨어와 소프트웨어의 결합으로 구현될 수 있다. 또한, 복수의 "모듈" 혹은 복수의 "부"는 특정한 하드웨어로

구현될 필요가 있는 "모듈" 혹은 "부"를 제외하고는 적어도 하나의 모듈로 일체화되어 적어도 하나의 프로세서(미도시)로 구현될 수 있다.

- [50] 아래에서는 첨부한 도면을 참고하여 본 개시의 실시 예에 대하여 본 개시가 속하는 기술 분야에서 통상의 지식을 가진 자가 용이하게 실시할 수 있도록 상세히 설명한다. 그러나 본 개시는 여러 가지 상이한 형태로 구현될 수 있으며 여기에서 설명하는 실시 예에 한정되지 않는다. 그리고 도면에서 본 개시를 명확하게 설명하기 위해서 설명과 관계없는 부분은 생략하였으며, 명세서 전체를 통하여 유사한 부분에 대해서는 유사한 도면 부호를 붙였다.
- [51] 도 1은 본 개시의 일 실시 예에 따른 전자 장치를 설명하기 위한 도면이다.
- [52] 도 1에 도시된 바와 같이 전자 장치(100)는 디스플레이 장치(예를 들어, TV)로 구현될 수 있다. 다만, 이에 한정되는 것은 아니며 영상 처리를 수행하는 다양한 종류의 전자 장치로 구현 가능하다. 예를 들어, 전자 장치(100)는 블루레이 플레이어(Blu Ray Player), DVD(Digital Versatile Disc) 플레이어, 스트리밍 콘텐츠 출력 장치, 셋탑 박스 등과 같이 디스플레이가 구비된 외부 장치로 콘텐츠를 제공하는 다양한 유형의 소스 장치로 구현될 수 있다. 전자 장치(100)는 본 개시의 다양한 실시 예에 따른 영상 처리를 수행하여 자체적으로 영상을 출력할 수도 있고, 디스플레이가 구비된 외부 장치로 영상을 제공할 수도 있다.
- [53] 전자 장치(100)는 TV, 스마트폰, 태블릿 PC, PMP, PDA, 노트북 PC, 스마트 워치, HMD(Head mounted Display), NED(Near Eye Display) 등과 같이 디스플레이 기능을 갖춘 장치로 구현될 수도 있다. 전자 장치(100)는 디스플레이 기능을 제공하기 위해 LCD(liquid crystal display), OLED(organic light-emitting diode), LCoS(Liquid Crystal on Silicon), DLP(Digital Light Processing), Micro LED, QD(quantum dot) 등과 같은 다양한 형태의 디스플레이를 구비하도록 구현될 수 있다. 이하에서는 설명의 편의를 위해 전자 장치(100)가 디스플레이 장치로 구현되는 경우를 상정하여 설명하도록 한다.
- [54] 전자 장치(100)는 전자 장치(100)에 구비된 디스플레이의 출력 가능 휘도 내에서 영상을 출력할 수 있다. 예를 들어, 전자 장치(100)는 200 내지 700nit의 휘도로 영상을 출력할 수 있다. 다만, 이에 한정되는 것은 아니며 전자 장치(100)에 구비된 디스플레이에 따라 전자 장치(100)는 최대 500nit 또는 최대 1,000nit의 휘도로 영상을 출력할 수 있다. 예를 들어, 전자 장치(100)에 구비된 디스플레이의 최대 출력 가능 휘도가 1,000nit이면, 전자 장치(100)는 입력 영상의 픽셀 값에 대응되는 0 내지 1,000nit의 휘도 값을 식별하고, 식별된 휘도 값으로 입력 영상을 출력할 수 있다. 다른 예로, 전자 장치(100)에 구비된 디스플레이의 최대 출력 가능 휘도가 500nit이면, 전자 장치(100)는 입력 영상의 픽셀 값에 대응되는 0 내지 500nit의 휘도 값을 식별하고, 식별된 휘도 값으로 입력 영상을 출력할 수 있다.
- [55] 전자 장치(100)에 구비된 디스플레이의 최대 출력 가능 휘도가 1,000nit이면 출력 영상의 휘도는 0 내지 1,000nit이고, 전자 장치(100)에 구비된 디스플레이의

최대 출력 가능 휘도가 500nit이면 출력 영상의 휘도는 0 내지 500nit이다.

- [56] 도 1의 (a)를 참조하면, 전자 장치(100')의 최대 출력 가능 휘도가 1,000nit이면, 제1 출력 영상(10)의 휘도는 0 내지 1,000nit일 수 있다. 도 1의 (b)를 참조하면, 전자 장치(100)의 최대 출력 가능 휘도가 500nit이면, 제2 출력 영상(20)의 휘도는 0 내지 500nit일 수 있다. 입력 영상이 동일함에도, 전자 장치(100)의 최대 출력 가능 휘도에 따라 제1 및 제2 출력 영상(10, 20)의 휘도는 서로 다른 범위일 수 있다. 제2 출력 영상(20)은 제1 출력 영상(10) 대비 상대적으로 어둡게 제공될 수 있다. 또한, 제2 출력 영상(20)은 제1 출력 영상(10) 대비 다이내믹 레인지(Dynamic Range)의 폭이 좁아질 수 있다.

- [57] 종래에는, 인간의 시각(HVS, Human visual system)에 따른 인지 정보, 영상의 특성 등을 고려하지 않고 전자 장치의 최대 출력 가능 휘도만을 고려하여 입력 영상을 출력하였다. 일 예로, 전자 장치는 입력 영상에 기 저장된 고정된(static) 톤 맵핑 커브를 적용하여 출력 영상의 휘도를 전자 장치의 최대 출력 가능 휘도 내로 조정하였다.

- [58] 본 개시의 다양한 실시 예에 따른 전자 장치(100)는 전자 장치(100)의 최대 출력 가능 휘도 외에 HVS에 따른 인지 정보, 영상의 특성 등을 고려하여 입력 영상에 영상 처리를 수행할 수 있다. 또한, 고정적이지 않은 다이내믹한 톤 맵핑 커브를 입력 영상에 조정하여 출력 영상의 휘도를 조정할 수 있다.

- [59] 본 개시의 다양한 실시 예에 따르면 최대 출력 가능 휘도가 1,000nit인 전자 장치(100')에서 입력 영상을 출력하는 경우의 제1 출력 영상(10)과 최대 출력 가능 휘도가 500nit인 전자 장치(100)에서 입력 영상을 출력하는 경우의 제2 출력 영상(20) 간 인간 시각(HVS, Human visual system)에 따른 이질감, 차이, 열화 정도, 왜곡 정도 등을 최소화할 수 있다. 인간 시각(HVS), 인간 시각 인지 정보 등에 대한 자세한 설명은 후술하도록 한다.

- [60] 한편, 전자 장치(100)의 최대 출력 가능 휘도로 언급된 1,000nit, 500nit 등의 휘도 값은 일 예시에 불과하며, 반드시 이에 한정되는 것은 아니다. 예를 들어, 모니터는 최대 400nit의 휘도 출력이 가능하고, 스마트폰은 최대 700nit의 휘도 출력이 가능하고, 디지털 사이니지는 최대 2000nit의 휘도 출력이 가능할 수도 있다. 전자 장치(100)가 출력 가능한 최대 휘도는 어느 하나에 제한되지 않으며 다양할 수 있음은 물론이다. 예를 들어, 전자 장치(100)는 1,000nit 이상, 0.05nit 이하의 휘도로 영상 출력이 가능할 수도 있음은 물론이다. 이하에서는, 설명의 편의를 위해 전자 장치(100)가 출력 가능한 최대 휘도가 500nit인 경우를 상정하여 설명하도록 한다.

- [61] 도 2는 본 개시의 일 실시 예에 따른 전자 장치의 구성을 나타내는 블록도이다.

- [62] 도 2에 따르면, 전자 장치(100)는 스토리지(110) 및 프로세서(120)를 포함한다.

- [63] 스토리지(110)는 전자 장치(100)를 구동시키기 위한 O/S(Operating System) 소프트웨어 모듈, 각종 멀티미디어 콘텐츠와 같은 다양한 데이터를 저장한다.

- [64] 스토리지(110)는 프로세서(120)에 포함된 롬(ROM)(예를 들어,

EEPROM(electrically erasable programmable read-only memory)), 램(RAM) 등의 내부 메모리로 구현되거나, 프로세서(120)와 별도의 메모리로 구현될 수도 있다. 이 경우, 스토리지(110)는 데이터 저장 용도에 따라 전자 장치(100)에 임베디드된 메모리 형태로 구현되거나, 전자 장치(100)에 탈부착이 가능한 메모리 형태로 구현될 수도 있다. 예를 들어, 전자 장치(100)의 구동을 위한 데이터의 경우 전자 장치(100)에 임베디드된 메모리에 저장되고, 전자 장치(100)의 확장 기능을 위한 데이터의 경우 전자 장치(100)에 탈부착이 가능한 메모리에 저장될 수 있다. 한편, 전자 장치(100)에 임베디드된 메모리의 경우 플래시 메모리(flash memory), 비휘발성 메모리, 휘발성 메모리, 하드 디스크 드라이브(HDD) 또는 솔리드 스테이트 드라이브(SSD) 등과 같은 형태로 구현되고, 음향 출력 장치(100)에 탈부착이 가능한 메모리의 경우 메모리 카드(예를 들어, micro SD 카드, USB 메모리 등), USB 포트에 연결가능한 외부 메모리(예를 들어, USB 메모리) 등과 같은 형태로 구현될 수 있다.

- [65] 특히, 본 개시의 일 실시 예에 따른 스토리지(110)에는 최소가지차이(JND, Just-noticeable difference, 이하, JND) 개념에 기초한 휘도 값에 따른 인간 시각(HVS, Human visual system, 이하, HVS) 인지 정보가 저장되어 있을 수 있다. 여기서, JND는 두 자극의 차이를 변별할 수 있는 최소한의 차이를 의미하는 개념일 수 있다. 일 예로, 휘도 값에 따른 HVS 인지 정보는 제1 및 제2 휘도 간 차이가 인간 시신경에 역치 이상의 자극을 일으키는지 여부, 제1 및 제2 휘도 간 차이에 대응되는 인간 시신경의 자극 변화량 등을 수치화한 정보일 수 있다.
- [66] 일 실시 예에 따른 스토리지(110)에는 특정 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 HVS 인지 정보가 저장되어 있을 수 있다. 여기서, 인접 픽셀 간 휘도 차이에 따른 HVS 인지 정보는, 픽셀의 휘도 및 해당 픽셀에 인접한 픽셀의 휘도 간 차이에 대응되는 인간 시신경의 인지 자극량(또는, 응답량, 반응량)을 수치화한 정보일 수 있다. 예를 들어, 픽셀의 휘도가 100nit이고, 해당 픽셀에 인접한 픽셀의 휘도가 500nit이면, 100nit와 500nit 간 차이에 대응되는 인간 시신경의 자극 변화량이 수치화되어 HVS 인지 정보에 포함되어 있을 수 있다.
- [67] 스토리지(110)에는 제1 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제1 HVS 인지 정보 및 제2 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제2 HVS 인지 정보가 저장되어 있을 수 있다. 일 예로, 제1 최대 출력 휘도는 1,000nit이고, 제2 최대 출력 휘도는 500nit 일 수 있다.
- [68] 스토리지(110)에는 1,000nit를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 HVS 인지 정보 및 500nit를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 HVS 인지 정보가 저장되어 있을 수 있다. 여기서, 1,000nit 및 500nit는 일 예로서 반드시 이에 한정되는 것은 아니다. 예를 들어, 스토리지(110)에는 2000nit를 기준으로 하는 HVS 인지 정보 및 1,000nit를 기준으로 하는 HVS 인지 정보가 저장되어 있을 수도 있음은 물론이다.
- [69] 일 실시 예에 따라 휘도 값에 따른 HVS 인지 정보는 스토리지(110)에 기

저장되어 있을 수 있다. 다만, 이에 한정되는 것은 아니며, 전자 장치(100)는 HVS 인지 정보를 서버(미도시)로부터 수신하여 스토리지(110)에 저장할 수도 있음은 물론이다. 또한, 스토리지(110)에 기 저장된 HVS 인지 정보가 갱신, 업데이트될 수도 있음은 물론이다.

- [70] 본 개시의 일 실시 예에 따른 스토리지(110)에는 영상의 계조 값 및 대응되는 휘도 값에 대한 맵핑 정보가 저장되어 있을 수 있다. 예를 들어, 8 bit의 입력 영상은 0 내지 255의 계조 값을 가질 수 있다. 전자 장치(100)는 입력 영상을 출력함에 있어서, 맵핑 정보에 기초하여 입력 영상의 계조 값에 대응되는 휘도 값을 식별하고, 식별된 휘도 값으로 입력 영상을 출력할 수 있다. 일 예로, 전자 장치(100)는 맵핑 정보에 기초하여 입력 영상의 복수의 픽셀 중 255 계조 값의 픽셀을 500nit의 휘도로 출력할 수 있다.
- [71] 다른 예로, 10 bit의 입력 영상은 0 내지 1023의 계조 값을 가질 수 있다. 전자 장치(100)는 10 bit의 입력 영상을 출력함에 있어서, 맵핑 정보에 기초하여 입력 영상의 계조 값에 대응되는 휘도 값을 식별하고, 식별된 휘도 값으로 입력 영상을 출력할 수 있다. 일 예로, 전자 장치(100)는 맵핑 정보에 기초하여 입력 영상의 복수의 픽셀 중 1023 계조 값의 픽셀을 500nit의 휘도로 출력할 수 있다. 맵핑 정보에 대한 구체적인 설명은 도 5에서 하도록 한다.
- [72] 한편, 입력 영상에 포함된 복수의 픽셀 각각의 계조 값은 픽셀 값, 밝기 값, 밝기 코드 등으로 표현할 수도 있으나, 이하에서는 설명의 편의를 위해 계조 값으로 통칭한다.
- [73] 프로세서(120)는 디지털 신호를 처리하는 디지털 시그널 프로세서(digital signal processor(DSP), 마이크로 프로세서(microprocessor), TCON(Time controller)으로 구현될 수 있다. 다만, 이에 한정되는 것은 아니며, 중앙처리장치(central processing unit(CPU)), MCU(Micro Controller Unit), MPU(micro processing unit), 컨트롤러(controller), 어플리케이션 프로세서(application processor(AP)), 또는 커뮤니케이션 프로세서(communication processor(CP)), ARM 프로세서 중 하나 또는 그 이상을 포함하거나, 해당 용어로 정의될 수 있다. 또한, 프로세서(120)는 프로세싱 알고리즘이 내장된 SoC(System on Chip), LSI(large scale integration)로 구현될 수도 있고, FPGA(Field Programmable gate array) 형태로 구현될 수도 있다.
- [74] 특히, 본 개시의 일 실시 예에 따른 프로세서(120)는 제1 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제1 히스토그램을 획득할 수 있다. 이하에서는 설명의 편의상 제1 최대 출력 휘도를 1,000nit로 상정하도록 한다.
- [75] 일 실시 예에 따라 입력 영상은 1,000nit에 기초한 영상일 수 있다. 예를 들어, 입력 영상의 계조 값들은 0 내지 1,000nit의 휘도 값과 맵핑될 수 있다. 전자 장치(100)의 최대 출력 가능 휘도가 1,000nit이면, 입력 영상은 0 내지 1,000nit의 휘도로 출력될 수 있다. 출력 영상은 최대 0 내지 1,000nit 폭의 다이내믹 레인지를 가질 수 있다.

- [76] 일 실시 예에 따라, 프로세서(120)는 입력 영상의 픽셀 및 해당 픽셀에 인접한 픽셀 간 계조 차이에 대한 제1 히스토그램을 획득할 수 있다. 여기서, 제1 히스토그램은 2D 히스토그램일 수 있다. 2D 히스토그램의 X 축은 픽셀의 계조 값이고, Y 축은 해당 픽셀에 인접한 픽셀의 계조 값일 수 있다.
- [77] 일 예로, 입력 영상의 해상도가 3840 x 2160이면, 프로세서(120)는 입력 영상의 (x, y)에 위치한 픽셀 및 해당 픽셀에 인접한 (x+1, y)에 위치한 픽셀 간 계조 차이를 획득할 수 있다. 프로세서(120)는 입력 영상 내 8,294,400 개의 픽셀 각각의 인접 픽셀 간 계조 차이에 기초하여 제1 히스토그램을 획득할 수 있다.
- [78] 다른 예로, 프로세서(120)는 입력 영상의 (x, y)에 위치한 픽셀 및 해당 픽셀에 인접한 (x, y+1)에 위치한 픽셀 간 계조 차이를 획득할 수 있고, 계조 차이에 기초하여 제1 히스토그램을 획득할 수도 있다.
- [79] 본 개시의 일 실시 예에 따른 프로세서(120)는 제2 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제2 히스토그램을 획득할 수 있다. 일 실시 예에 따라 전자 장치(100)의 최대 출력 가능 휘도가 제2 최대 출력 휘도일 수 있다. 예를 들어, 전자 장치(100)의 최대 출력 가능 휘도 및 제2 최대 출력 휘도는 500nit일 수 있다. 프로세서(120)는 입력 영상을 전자 장치(100)의 최대 출력 가능 휘도인 500nit 내에서 출력하기 위한 영상을 획득할 수 있다. 이하에서는 설명의 편의를 위해 입력 영상을 전자 장치(100)의 최대 출력 가능 휘도인 500nit 내에서 출력하기 위해 획득된 영상, 제2 최대 출력 휘도에 대응되는 입력 영상을 500nit에 기초한 영상으로 통칭한다.
- [80] 일 예로, 프로세서(120)는 500nit에 기초한 영상의 (x, y)에 위치한 픽셀 및 해당 픽셀에 인접한 (x+1, y)에 위치한 픽셀 간 계조 차이를 획득할 수 있다. 예를 들어, 입력 영상의 해상도가 3840 x 2160이면, 500nit에 기초한 영상 내 8,294,400 개의 픽셀 각각의 인접 픽셀 간 계조 차이에 기초하여 제2 히스토그램을 획득할 수 있다.
- [81] 다른 예로, 프로세서(120)는 500nit에 기초한 영상의 (x, y)에 위치한 픽셀 및 해당 픽셀에 인접한 (x, y+1)에 위치한 픽셀 간 계조 차이를 획득할 수 있고, 계조 차이에 기초하여 제2 히스토그램을 획득할 수도 있다.
- [82] 본 개시의 일 실시 예에 따른 프로세서(120)는 제1 HVS 인지 정보에 기초하여 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제3 히스토그램을 획득할 수 있다.
- [83] 일 실시 예에 따른 프로세서(120)는 스토리지(110)에 저장된 1,000nit를 기준으로 하는 제1 HVS 인지 정보에 기초하여 입력 영상의 (x, y)에 위치한 픽셀 및 해당 픽셀에 인접한 (x+1, y)에 위치한 픽셀 간 휘도 차이를 획득할 수 있다. 이어서, 프로세서(120)는 입력 영상 내 복수의 픽셀 각각의 인접 픽셀 간 휘도 차이에 기초하여 제3 히스토그램을 획득할 수 있다.
- [84] 다른 예로, 프로세서(120)는 입력 영상의 (x, y)에 위치한 픽셀 및 해당 픽셀에 인접한 (x, y+1)에 위치한 픽셀 간 휘도 차이에 기초하여 제3 히스토그램을 획득할 수도 있다.

- [85] 본 개시의 일 실시 예에 따른 프로세서(120)는 제2 HVS 인지 정보에 기초하여 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제4 히스토그램을 획득할 수 있다.
- [86] 일 실시 예에 따른 프로세서(120)는 스토리지(110)에 저장된 500nit를 기준으로 하는 제2 HVS 인지 정보에 기초하여 500nit에 기초한 영상의 (x, y)에 위치한 픽셀 및 해당 픽셀에 인접한 (x+1, y)에 위치한 픽셀 간 휘도 차이를 획득할 수 있다. 이어서, 프로세서(120)는 500nit에 기초한 영상 내 복수의 픽셀 각각의 인접 픽셀 간 휘도 차이에 기초하여 제4 히스토그램을 획득할 수 있다.
- [87] 다른 예로, 프로세서(120)는 500nit에 기초한 영상의 (x, y)에 위치한 픽셀 및 해당 픽셀에 인접한 (x, y+1)에 위치한 픽셀 간 휘도 차이에 기초하여 제4 히스토그램을 획득할 수 있다.
- [88] 본 개시의 일 실시 예에 따른 프로세서(120)는 제1 및 제3 히스토그램 정보에 기초하여 제1 값을 획득하고, 제2 및 제4 히스토그램에 기초하여 제2 값을 획득할 수 있다. 이어서, 제1 값 및 제2 값 간 차이에 기초하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득할 수 있다. 예를 들어, 프로세서(120)는 하기 수학적 식 1에 기초하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득할 수 있다.
- [89] [수식1]
- $$\| H_{1k} \odot R_{1k}^{HVS} - H_{500} \odot R_{500}^{HVS} \|_F^2$$
- [90] 여기서,  $H_{1k}$ 는 제1 히스토그램,  $H_{500}$ 은 제2 히스토그램,  
 $R_{1k}^{HVS}$   
 는 제3 히스토그램,  
 $R_{500}^{HVS}$   
 은 제4 히스토그램,  
 $H_{1k} \odot R_{1k}^{HVS}$   
 는 제1 값,  
 $H_{500} \odot R_{500}^{HVS}$   
 는 제2 값,  $\odot$ 는 원소 간 곱 연산을 의미한다.
- [91] 본 개시의 일 실시 예에 따른 프로세서(120)는 제2 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 복수의 제2 히스토그램을 획득할 수 있다.
- [92] 일 예로, 프로세서(120)는 입력 영상에 복수의 톤 맵핑 커브(TMC, Tone Mapping Curve)를 적용하여 복수의 영상을 획득하고, 복수의 영상에 포함된 인접 픽셀 간 계조 차이에 기초하여 복수의 제2 히스토그램을 획득할 수 있다. 여기서, 복수의 영상 각각은 500nit에 기초한 영상일 수 있다.
- [93] 한편, 본 개시의 일 실시 예에 따른 프로세서(120)는 입력 영상에 복수의 톤

맵핑 커브를 적용함에 따른 복수의 영상을 획득할 수 있다. 여기서, 톤 맵핑 커브는 입력 영상에 포함된 픽셀 별 계조 값을 다른 계조로 조정하는 커브일 수 있다. 다른 예로, 입력 영상에 포함된 픽셀 별 휘도 값을 다른 휘도로 조정하는 커브일 수도 있다. 다만, 이에 한정되는 것은 아니며 입력 영상 내 픽셀의 계조를 다른 계조로 조정할 수 있는 다양한 유형의 수학적 식, 그래프가 계조 조정 커브로 이용될 수 있다.

- [94] 본 개시의 일 실시 예에 따른 프로세서(120)는 제2 HVS 인지 정보에 기초하여 복수의 제2 히스토그램에 대응되는 복수의 제4 히스토그램을 획득할 수 있다. 일 예로, 프로세서(120)는 500nit에 기초한 영상에 대응되는 제2 및 제4 히스토그램을 획득할 수 있다. 이어서, 프로세서(120)는 제2 히스토그램 및 제4 히스토그램 각각에 포함된 복수의 원소 간 곱에 기초하여 제2 값을 획득할 수 있다.
- [95] 프로세서(120)는 복수의 제2 히스토그램 각각에 포함된 복수의 원소 및 대응되는 제4 히스토그램에 포함된 복수의 원소 간 곱에 기초하여 복수의 제2 값을 획득할 수 있다. 이어서, 복수의 제2 값 각각 및 상기 제1 값 간 차이 값에 기초하여 복수의 제2 히스토그램 중 하나를 선택할 수 있다.
- [96] [수식2]

$$\underset{H_{500}}{\text{minimize}} \propto \| H_{1k} \odot R_{1k}^{HVS} - H_{500} \odot R_{500}^{HVS} \|_F^2$$

- [97] 여기서,  $H_{1k}$ 는 제1 히스토그램,  $H_{500}$ 은 제2 히스토그램,

$$R_{1k}^{HVS}$$

는 제3 히스토그램,

$$R_{500}^{HVS}$$

은 제4 히스토그램,

$$H_{1k} \odot R_{1k}^{HVS}$$

는 제1 값,

$$H_{500} \odot R_{500}^{HVS}$$

는 제2 값,  $\odot$ 는 원소 간 곱 연산을 의미한다.

- [98] 예를 들어, 프로세서(120)는 복수의 제2 값 각각 및 상기 제1 값 간 차이 값이 최소인 제2 및 제4 히스토그램을 식별할 수 있다. 다른 예로, 복수의 제2 히스토그램 중 복수의 제2 값 각각 및 상기 제1 값 간 차이 값을 최소화시키는 제2 히스토그램을 선택할 수 있다.

- [99] 이어서, 프로세서(120)는 선택된 제2 히스토그램에 대응되는 제4 히스토그램에 기초하여 입력 영상에 대한 휘도 값을 획득할 수 있다. 예를 들어, 프로세서(120)는 입력 영상에 적용된 복수의 톤 맵핑 커브 중 선택된 제2 히스토그램에 대응되는 톤 맵핑 커브를 식별하고, 식별된 톤 맵핑 커브를 입력

영상에 적용하여 입력 영상에 대한 휘도 값을 획득할 수 있다. 일 예로, 프로세서(120)는 식별된 톤 맵핑 커브를 입력 영상에 적용하여 500nit에 기초한 영상을 획득하고, 획득된 영상을 출력할 수 있다.

- [100] 일 실시 예에 따라 프로세서(120)는 500nit에 기초한 복수의 영상 중 1,000nit에 기초한 입력 영상 대비 HVS에 따른 이질감, 차이, 열화 정도, 왜곡 정도가 최소인 영상을 출력할 수 있다. 예를 들어, 프로세서(120)는 수학식 2에 기초하여 복수의 영상 중 제1 값 및 제2 값 간 차이를 최소화시키는 영상을 식별할 수 있고, 식별된 영상을 출력할 수 있다.
- [101] 다른 예로, 수학식 2에 기초하여 복수의 톤 맵핑 커브 중 제1 값 및 제2 값 간 차이를 최소화시키는 톤 맵핑 커브를 식별할 수 있고, 입력 영상에 식별된 톤 맵핑 커브를 적용하여 입력 영상에 대한 휘도를 조정하여 출력할 수 있다.
- [102] 도 3은 도 2에 도시된 전자 장치의 세부 구성을 나타내는 블록도이다.
- [103] 도 3에 따르면, 전자 장치(100)는 스토리지(110), 프로세서(120), 디스플레이(130), 콘텐츠 수신부(140), 통신부(150), 리모콘 수신부(160) 및 입력부(170)를 포함한다. 도 3에 도시된 구성 중 도 2에 도시된 구성과 중복되는 구성에 대해서는 자세한 설명을 생략하도록 한다.
- [104] 프로세서(120)는 스토리지(110)에 저장된 각종 프로그램을 이용하여 전자 장치(100)의 전반적인 동작을 제어한다.
- [105] 프로세서(120)는 RAM, ROM, 그래픽 처리부, 메인 CPU, 제1 내지 n 인터페이스, 버스를 포함한다. 이때, RAM, ROM, 그래픽 처리부, 메인 CPU, 제1 내지 n 인터페이스 등은 버스를 통해 서로 연결될 수 있다.
- [106] ROM에는 시스템 부팅을 위한 명령어 세트 등이 저장된다. 턴온 명령이 입력되어 전원이 공급되면, 메인 CPU는 ROM에 저장된 명령어에 따라 스토리지(110)에 저장된 O/S를 RAM에 복사하고, O/S를 실행시켜 시스템을 부팅시킨다. 부팅이 완료되면, 메인 CPU는 스토리지(110)에 저장된 각종 어플리케이션 프로그램을 RAM에 복사하고, RAM에 복사된 어플리케이션 프로그램을 실행시켜 각종 동작을 수행한다.
- [107] 그래픽 처리부는 연산부 및 렌더링부를 이용하여 아이콘, 이미지, 텍스트 등과 같은 다양한 객체를 포함하는 화면을 생성한다. 연산부는 통신부(150)로부터 수신된 제어 명령을 이용하여 화면의 레이아웃에 따라 각 객체들이 표시될 좌표값, 형태, 크기, 컬러 등과 같은 속성값을 연산한다.
- [108] 메인 CPU는 스토리지(110)에 액세스하여, 스토리지(110)에 저장된 O/S를 이용하여 부팅을 수행한다. 그리고, 메인 CPU는 스토리지(110)에 저장된 각종 프로그램, 콘텐츠, 데이터 등을 이용하여 다양한 동작을 수행한다.
- [109] 제1 내지 n 인터페이스는 상술한 각종 구성요소들과 연결된다. 인터페이스들 중 하나는 네트워크를 통해 외부 장치와 연결되는 네트워크 인터페이스가 될 수도 있다.
- [110] 디스플레이(130)는 전자 장치(100)를 통해 제공 가능한 다양한 콘텐츠 화면을

제공할 수 있다. 여기서, 콘텐츠 화면은 이미지, 동영상, 텍스트, 음악 등과 같은 다양한 콘텐츠, 다양한 콘텐츠를 포함하는 어플리케이션 실행 화면, GUI(Graphic User Interface) 화면 등을 포함할 수 있다.

- [111] 한편, 디스플레이(130)는 상술한 바와 같이 액정 디스플레이(liquid crystal display), 유기 발광 다이오드(organic light-emitting diode), LCoS(Liquid Crystal on Silicon), DLP(Digital Light Processing) 등과 같은 다양한 형태의 디스플레이로 구현될 수 있다. 또한, 디스플레이(130)는 투명한 재질로 구현되어 정보를 디스플레이하는 투명 디스플레이로 구현되는 것도 가능하다.
- [112] 한편, 디스플레이(130)는 터치패드와 상호 레이어 구조를 이루는 터치 스크린 형태로 구현될 수 있으며, 이 경우, 디스플레이(130)은 출력 장치 이외에 사용자 인터페이스로 사용될 수 있게 된다.
- [113] 한편, 본 개시의 일 실시 예에 따른 디스플레이(130)는 프로세서(120)의 제어, 디스플레이(130)의 성능 등에 따라 출력 가능한 최대 휘도가 있을 수 있다. 예를 들어, 디스플레이(130)는 최대 500nit의 휘도 출력이 가능할 수 있다. 다른 예로, 디스플레이(130)는 최대 1,000nit의 휘도 출력이 가능할 수 있다. 본 개시에서는 설명의 편의를 위해 제1 최대 출력 휘도를 1,000nit로 상정하고, 제2 최대 출력 휘도를 500nit로 상정하였으며, 전자 장치(100)가 출력 가능한 최대 휘도가 500nit인 경우를 상정하였다. 다만, 이는 일 실시 예에 불과할 뿐 반드시 이에 한정되는 것은 아니다. 예를 들어, 전자 장치(100)가 출력 가능한 최대 휘도가 1,000nit 임에도 전자 장치(100)는 프로세서(120)의 제어에 따라 입력 영상을 0 내지 500nit의 휘도로 조정하여 출력할 수도 있음은 물론이다. 디스플레이(130)의 성능 등에 따라 전자 장치(100)의 출력 가능한 최대 휘도에 관계 없이 프로세서(120)는 본 개시의 다양한 실시 예에 따라 영상의 픽셀 별 계조, 휘도 등을 조정하여 출력할 수 있다.
- [114] 영상 수신부(140)는 방송 영상을 수신하는 튜너로 구현될 수 있으나, 이에 한정되는 것은 아니며 와이파이 모듈, USB 모듈, HDMI 모듈 등 다양한 외부 영상을 수신할 수 있는 다양한 형태의 통신 모듈로 구현될 수 있다. 또한, 영상은 스토리지(110)에 저장되어 있을 수 있으며, 이 경우 전자 장치(100)는 스토리지(110)에 저장된 영상의 픽셀 별 계조, 출력 휘도를 본 개시의 다양한 실시 예에 따라 조정하여 출력할 수 있음은 물론이다.
- [115] 통신부(150)는 영상을 송/수신할 수 있다. 예를 들어 통신부(150)는 AP 기반의 Wi-Fi(와이파이, Wireless LAN 네트워크), 블루투스(Bluetooth), 지그비(Zigbee), 유/무선 LAN(Local Area Network), WAN, 이더넷, IEEE 1394, HDMI, USB, MHL, AES/EBU, 옵티컬(Optical), 코액셜(Coaxial) 등과 같은 통신 방식을 통해 외부 장치(예를 들어, 소스 장치), 외부 저장 매체(예를 들어, USB), 외부 서버(예를 들어 웹 하드) 등으로부터 스트리밍 또는 다운로드 방식으로 음향 신호를 입력받을 수 있다.
- [116] 또한, 통신부(150)는 제1 및 제2 HVS 인지 정보, 및 영상의 계조 값 및 대응되는

휘도 값에 대한 맵핑 정보를 외부 서버(미도시)로부터 수신할 수도 있다. 일 예로, 디스플레이 장치(100)는 외부 서버로부터 정보를 수신하여 스토리지(110)에 저장할 수 있으며, 기 저장된 정보를 외부 서버로부터 수신된 정보에 기초하여 업데이트할 수도 있음은 물론이다. 또한, 전자 장치(100)는 복수의 제2 히스토그램 중 어느 하나를 선택하기 위해 이용되는 가중치, 가중치 행렬 등을 서버로부터 획득할 수도 있다. 다른 예로, 전자 장치(100)는 복수의 톤 맵핑 커브 중 어느 하나를 선택하기 위해 이용되는 가중치, 가중치 행렬 등을 서버로부터 획득할 수도 있다.

- [117] 리모콘 신호 수신부(160)는 리모콘으로부터 전송되는 리모콘 신호를 수신하기 위한 구성이다. 리모콘 신호 수신부(170)는 IR(Infra Red) 신호를 입력받기 위한 수광부를 포함하는 형태로 구현될 수도 있고, 리모콘과 블루투스나 와이파이와 같은 무선 통신 프로토콜에 따라 통신을 수행하여 리모콘 신호를 수신하는 형태로 구현될 수도 있다.
- [118] 입력부(170)는 디스플레이 장치(100)의 본체에 구비된 각종 버튼으로 구현될 수 있다. 사용자는 입력부(180)를 통해서 턴 온/턴 오프 명령, 채널 변환 명령, 음량 조절 명령, 메뉴 확인 명령 등과 같은 다양한 사용자 명령을 입력할 수 있다.
- [119] 도 4는 본 개시의 일 실시 예에 따른 제1 히스토그램을 설명하기 위한 도면이다.
- [120] 본 개시의 일 실시 예에 따른 전자 장치(100)는 입력 영상에 상이한 크기로 스케일링하여 복수의 스케일링 영상(10-1, ... 10-N)을 획득할 수 있다. 일 예로, 전자 장치는 입력 영상을 순차적으로 다운 스케일링하여 제1 내지 제N 스케일링 영상(10-1, ... 10-N)을 획득할 수 있다.
- [121] 이어서, 전자 장치(100)는 제1 최대 출력 휘도에 기초하여 복수의 스케일링 영상(10-1, ... 10-N)의 인접 픽셀 간 계조 차이에 대한 복수의 히스토그램을 획득할 수 있다. 예를 들어, 전자 장치(100)는 제1 내지 제N 스케일링 영상(10-1, ... 10-N) 각각에 대응되는 2D 히스토그램을 획득할 수 있다.
- [122] 예를 들어, 전자 장치(100)는 제1 스케일 팩터(scale factor,  $K_1$ )에 기초하여 입력 영상을 스케일링하고, 제1 스케일링 영상(10-1)을 획득할 수 있다. 이어서, 전자 장치(100)는 제1 스케일링 영상(10-1)의 2D 히스토그램( $H_{1k}^{k_1}$ )을 획득할 수 있다.
- [123] 또한, 전자 장치(100)는 제2 스케일 팩터( $K_2$ )에 기초하여 입력 영상을 스케일링하고, 제2 스케일링 영상(10-2)을 획득할 수 있다. 이어서, 전자 장치(100)는 제2 스케일링 영상(10-2)의 2D 히스토그램( $H_{1k}^{k_2}$ )을 획득할 수 있다.
- [124] 전자 장치(100)는 제N 스케일 팩터( $K_N$ )에 기초하여 입력 영상을 스케일링하고,

제N 스케일링 영상(10-N)을 획득할 수 있다. 이어서, 전자 장치(100)는 제N 스케일링 영상(10-N)의 2D 히스토그램(

$$H_{1k}^{k_N}$$

)을 획득할 수 있다.

[125] 본 개시의 일 실시 예에 따른 전자 장치(100)는 복수의 히스토그램(

$$H_{1k}^{k_1}$$

,

$$H_{1k}^{k_2}$$

, ...,

$$H_{1k}^{k_N}$$

)에 상이한 가중치( $\omega_1, \omega_2, \dots, \omega_N$ )를 적용한 후, 가중치가 적용된 복수의 히스토그램(

$$\omega_1 H_{1k}^{k_1}$$

,

$$\omega_2 H_{1k}^{k_2}$$

, ...,

$$\omega_N H_{1k}^{k_N}$$

)을 합산하여 제1 히스토그램(

$$H_{1k}$$

)을 획득할 수 있다.

[126] 일 실시 예에 따른 전자 장치(100)는 하기의 수학적 식 3에 기초하여 제1 히스토그램(

$$H_{1k}$$

)를 획득할 수 있다.

[127] [수식3]

$$H_{1k} = \omega_1 H_{1k}^{k_1} + \omega_2 H_{1k}^{k_2} + \dots + \omega_N H_{1k}^{k_N}$$

[128] 여기서,  $\omega_i$ 는 제i 스케일링 영상에 대한 가중치,

$$H_{1k}^{k_i}$$

는 입력 영상에 제i 스케일 팩터( $K_i$ )를 적용한 제i 스케일링 영상(10-i)에 대한 2D 히스토그램을 의미한다.

[129] 여기서, 2D 히스토그램은 영상 내에서 서로 인접한 두 픽셀 간의 계조 차이의

빈도를 나타낸다. 일 예로, 영상  $X = \{x(i,j) \mid 1 \leq i \leq H, 1 \leq j \leq W\}$ 에 대한 2D 히스토그램은  $H_x = \{h_x(m,n) \mid 1 \leq m \leq K, 1 \leq n \leq K\}$ 로 나타낼 수 있다. 2D 히스토그램 상  $(m, n)$ 번째 원소  $h_x(m, n)$ 는 영상 내 픽셀의 계조 값이  $m$  이고, 해당 픽셀에 인접한 픽셀의 계조 값이  $n$  인 빈도를 의미한다.

- [130] 전자 장치(100)는 제1 히스토그램 및 제3 히스토그램 정보에 기초하여 제1 값을 획득할 수 있다. 예를 들어, 전자 장치(100)는 수학적 식 1 또는 2에 기초하여 제1 값( $H_{1k} \odot R_{1k}^{HVS}$ )을 획득할 수 있다. 여기서,  $H_{1k}$ 는 제1 히스토그램 정보,

$$H_{1k} \odot R_{1k}^{HVS}$$

)을 획득할 수 있다. 여기서,  $H_{1k}$ 는 제1 히스토그램 정보,

$$R_{1k}^{HVS}$$

는 제3 히스토그램 정보를 의미할 수 있다.

- [131] 도 5는 본 개시의 일 실시 예에 따른 계조 값 및 휘도 값에 대한 맵핑 정보를 설명하기 위한 그래프이다.

- [132] 본 개시의 일 실시 예에 따른 전자 장치(100)는 영상의 계조 값 및 대응되는 휘도 값에 대한 맵핑 정보를 포함할 수 있다. 전자 장치(100)는 영상을 출력함에 있어서, 맵핑 정보에 기초하여 영상의 픽셀 별 계조 값에 대응되는 휘도 값을 식별할 수 있다. 이어서, 전자 장치(100)는 식별된 휘도 값에 따라 영상을 출력할 수 있다. 전자 장치(100)는 맵핑 정보에 기초하여 계조 값을 휘도 값으로 변환할 수 있다.

- [133] 도 5를 참조하면, 영상의 계조 값 및 대응되는 휘도 값에 대한 맵핑 정보는 전광변환함수(EOTF, Electro-Optical Transfer Function, 이하, EOTF)일 수 있다. 예를 들어, 전자 장치(100)는 ST.2084 표준에 따른 EOTF를 포함할 수 있다. 다만, 이에 한정되는 것은 아니며 전자 장치(100)는 계조 값 및 해당 계조 값에 대응되는 휘도 값을 나타내는 다양한 유형의 LUT(lookup table), 함수, 그래프 등을 포함할 수 있다. 예를 들어, 전자 장치(100)는 BT.1886 표준에 따른 EOTF를 포함할 수도 있음은 물론이다. 또한, 업데이트 등을 통해 새로운 표준에 따른 EOTF를 수신 및 저장할 수도 있다.

- [134] 본 개시의 일 실시 예에 따른 전자 장치(100)는 맵핑 정보에 기초하여 입력 영상에 포함된 복수의 픽셀 별 계조 값에 대응되는 휘도 값을 획득할 수 있다. 일 예로, 전자 장치(100)는 0 내지 1000nit의 휘도 값을 획득할 수 있다.

- [135] 또한, 일 실시 예에 따른 전자 장치(100)는 맵핑 정보에 기초하여 입력 영상으로부터 획득된 500nit에 기초한 영상의 픽셀 별 계조 값 및 대응되는 휘도 값을 식별할 수 있다. 일 예로, 전자 장치(100)는 0 내지 500nit의 휘도 값을 획득할 수 있다.

- [136] 한편, 본 개시의 일 실시 예에 따른 전자 장치(100)는 입력 영상에 복수의 톤 맵핑 커브를 적용함에 따른 복수의 영상을 획득할 수 있다. 여기서, 복수의 영상 각각은 500nit에 기초한 영상일 수 있다. 이어서, 전자 장치(100)는 맵핑 정보에 기초하여 복수의 영상 각각의 휘도 값을 획득할 수 있다. 일 예로, 전자

장치(100)는 복수의 영상 중 제1 영상의 픽셀 별 계조 값 및 대응되는 휘도 값을 식별할 수 있다. 또한, 전자 장치(100)는 복수의 영상 중 제2 영상의 픽셀 별 계조 값 및 대응되는 휘도 값을 식별할 수 있다.

[137] 본 개시의 일 실시 예에 따른 전자 장치(100)는 입력 영상의 평균 화상 레벨(Average Picture Level, 이하, APL)에 기초하여 최대 출력 휘도를 식별할 수 있다. 여기서, APL은 입력 영상의 평균 계조 값일 수 있다. APL이 높을수록 상대적으로 밝은 영상, 낮을수록 상대적으로 어두운 영상일 수 있다. 일 예로, 전자 장치(100)가 최대 소비 전력(또는, 평균 소비 전력) 이내에서 입력 영상을 출력하기 위해, 입력 영상의 밝기에 따라 최대 출력 휘도가 제한될 수 있다. 전자 장치(100)는 입력 영상의 APL에 따라 최대 출력 휘도를 제한할 수 있다. 일 예로, 전자 장치(100)는 입력 영상 내 1023 레벨의 계조 값을 입력 영상의 APL에 따라 100nit 내지 500nit의 휘도로 출력할 수 있다.

[138] 전자 장치(100)가 영상을 최대 소비 전력(또는, 평균 소비 전력) 이내에서 출력하기 위해, APL이 높은 영상의 계조 값 별 휘도를 APL이 상대적으로 낮은 영상의 계조 값 별 휘도에 비해 낮게 제한할 수 있다.

[139] 도 6 및 도 7은 본 개시의 일 실시 예에 따른 HVS(Human visual system) 인지 정보를 설명하기 위한 도면이다.

[140] 본 개시의 일 실시 예에 따른 전자 장치(100)는 최소가지차이(JND, Just-noticeable difference, 이하, JND) 개념에 기초한 휘도 값에 따른 인간 시각(HVS, Human visual system, 이하, HVS) 인지 정보가 저장되어 있을 수 있다.

[141] 도 6에 도시된 그래프의 X 축은 휘도 값이고, Y 축은 인간 시각의 인지 반응(또는, 인지 자극)을 수치화한 것이다. 그래프는 0nit 내지 200nit의 저휘도에서 인간 시각의 인지 반응이 급격하게 변화하고, 200nit 내지 1,000nit의 고휘도에서 인간 시각의 인지 반응이 완만하게 변화하는 것을 나타내고 있다. 상대적으로 저휘도에서 인간 시신경이 민감하게 반응함을 나타내고 있다.

[142] 도 7의 (a)를 참조하면, 전자 장치(100)는 맵핑 정보(예를 들어, 도 5에 도시된 그래프)에 기초하여 입력 영상(10)의 (x, y)에 위치한 픽셀의 휘도 값(L(x, y))을 획득할 수 있다. 이어서, 전자 장치(100)는 해당 픽셀에 인접한 (x+1, y)에 위치한 픽셀의 휘도 값(L(x+1, y))을 획득할 수 있다. 이어서, 전자 장치(100)는 HVS 인지 정보(예를 들어, 도 6에 도시된 그래프)에 기초하여 인접 픽셀 간 휘도 차이에 따른 HVS 인지 반응량(

$$R_{1k}^{HVS}$$

)을 획득할 수 있다.

[143] 도 7의 (b)를 참조하면, 전자 장치(100)는 맵핑 정보에 기초하여 500nit에 기초한 영상의 (x, y)에 위치한 픽셀의 휘도 값(L'(x, y))을 획득할 수 있다. 이어서, 전자 장치(100)는 해당 픽셀에 인접한 (x+1, y)에 위치한 픽셀의 휘도 값(L'(x+1, y))을 획득할 수 있다. 이어서, 전자 장치(100)는 HVS 인지 정보(예를 들어, 도 6에

도시된 그래프)에 기초하여 인접 픽셀 간 휘도 차이에 따른 HVS 인지 반응량( $R_{500}^{HVS}$ )을 획득할 수 있다.

- [144] 한편, 본 개시의 일 실시 예에 따른 전자 장치(100)는 입력 영상(10)에 복수의 톤 맵핑 커브를 적용함에 따른 복수의 영상을 획득할 수 있다. 여기서, 복수의 영상 각각은 500nit에 기초한 영상일 수 있다. 이어서, 전자 장치(100)는 맵핑 정보에 기초하여 복수의 영상 각각의 휘도 값을 획득할 수 있다. 또한, 전자 장치(100)는 복수의 영상 각각의 HVS 인지 반응량( $R_{500}^{HVS}$ )을 획득할 수 있다.

- [145] 도 8 및 도 9는 본 개시의 일 실시 예에 따른 인접 픽셀 간 휘도 차이를 설명하기 위한 도면이다.

- [146] 일 실시 예에 따른 제1 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제1 HVS(Human visual system) 인지 정보는 2D 히스토그램 형태일 수 있다.

- [147] 도 8을 참조하면, X 축은 픽셀의 계조 값이고, Y 축은 해당 픽셀에 인접한 픽셀의 계조 값이다. 2D 히스토그램 상 (m, n)번째 원소

$$R_x^{HVS}$$

(m, n)는 영상 내 픽셀의 계조 값이 m 이고, 해당 픽셀에 인접한 픽셀의 계조 값이 n 이면, 인접 픽셀 간 휘도 차이에 따른 HVS 인지 반응량을 의미한다. 예를 들어, 맵핑 정보에 기초하여 입력 영상(10)의 계조 값 200에 대응되는 휘도 값은 1.77이고, 입력 영상(10)의 계조 값 800에 대응되는 휘도 값은 798인 경우를 상정할 수 있다. 전자 장치(100)는 HVS 인지 정보(예를 들어, 도 6에 도시된 그래프)에 기초하여 휘도 값 1.77과 휘도 값 798 간 차이에 따른 HVS 인지 반응량 965( $R_{1k}^{HVS}$ )을 획득할 수 있다.

$$R_{1k}^{HVS}$$

- [148] 도 8에 도시된 제1 HVS 인지 정보는 제1 최대 출력 휘도(예를 들어, 1,000nit)를 기준으로 픽셀의 계조 값이 0 내지 1023이고, 해당 픽셀에 인접한 픽셀의 계조 값이 0 내지 1023일 때를 상정하여 인접 픽셀 간 휘도 차이에 따른 HVS 인지 반응량을 모델링한 2D 히스토그램이다.

- [149] 일 예로, 픽셀의 계조 값과 해당 픽셀에 인접한 픽셀의 계조 값이 동일하면, 휘도 차이가 0이고, HVS 인지 반응량은 0(예를 들어,

$$R_{1k}^{HVS}$$

(300,300) = 0)일 수 있다.

- [150] 본 개시의 일 실시 예에 따른 전자 장치(100)는 제1 HVS 인지 정보에 기초하여 입력 영상(10)의 인접 픽셀 간 휘도 차이에 대한 제3 히스토그램을 획득할 수 있다.
- [151] 도 9에 도시된 제2 HVS 인지 정보는 제2 최대 출력 휘도(예를 들어, 500nit)를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 HVS 인지 반응량을 모델링한 2D 히스토그램이다.
- [152] 도 9를 참조하면, 맵핑 정보에 기초하여 500nit에 기초한 영상(20)의 계조 값 200에 대응되는 휘도 값은 1.48이고, 500nit에 기초한 영상(20)의 계조 값 800에 대응되는 휘도 값은 481인 경우를 상정할 수 있다. 전자 장치(100)는 HVS 인지 정보(예를 들어, 도 6에 도시된 그래프)에 기초하여 휘도 값 1.48과 휘도 값 481 간 차이에 따른 HVS 인지 반응량 862( $R_{500}^{HVS}$  (200,800) = 862)를 획득할 수 있다.
- [153] 도 9에 도시된 제2 HVS 인지 정보는 제2 최대 출력 휘도(예를 들어, 500nit)를 기준으로 픽셀의 계조 값이 0 내지 1023이고, 해당 픽셀에 인접한 픽셀의 계조 값이 0 내지 1023일 때를 상정하여 인접 픽셀 간 휘도 차이에 따른 HVS 인지 반응량을 모델링한 2D 히스토그램이다.
- [154] 본 개시의 일 실시 예에 따른 전자 장치(100)는 제2 HVS 인지 정보에 기초하여 500nit에 기초한 영상(20)의 인접 픽셀 간 휘도 차이에 대한 제4 히스토그램을 획득할 수 있다.
- [155] 도 10은 본 개시의 일 실시 예에 따른 가이드 톤 맵핑 커브를 설명하기 위한 도면이다.
- [156] 본 개시의 일 실시 예에 따른 전자 장치(100)는 입력 영상에 가이드 톤 맵핑 커브를 적용하여 가이드 영상을 획득하고, 가이드 영상의 인접 픽셀 간 계조 차이에 대한 제5 히스토그램을 획득할 수 있다.
- [157] 일 예로, 가이드 톤 맵핑 커브는 입력 영상을 0 내지 500nit의 휘도로 출력하는 복수의 톤 맵핑 커브 중 어느 하나일 수 있다. 도 10을 참조하면, 본 개시의 일 실시 예에 따른 가이드 톤 맵핑 커브는 입력 영상의 픽셀 별 계조 값에 대응되는 휘도 값 중 0 내지 500nit의 휘도는 그대로 출력하고, 500nit 내지 1,000nit의 휘도는 500nit로 조정하여 출력하는 커브일 수 있다. 다만, 이에 한정되는 것은 아니다. 예를 들어, 가이드 톤 맵핑 커브는 0 내지 1,000nit의 입력 영상의 계조 값에 대응되는 휘도 값을 0 내지 500nit 휘도 값으로 선형적으로 맵핑시키는 커브일 수도 있다.
- [158] 본 개시의 일 실시 예에 따른 전자 장치(100)는 입력 영상에 가이드 톤 맵핑 커브를 적용하여 획득된 가이드 영상의 인접 픽셀 간 계조 차이에 대한 제5 히스토그램을 획득할 수 있다.
- [159] 일 예로, 전자 장치(100)는 입력 영상의 계조를 조정하여 획득된 가이드 영상의

(x, y)에 위치한 픽셀 및 해당 픽셀에 인접한 (x+1, y)에 위치한 픽셀 간 계조 차이를 획득할 수 있고, 계조 차이에 기초하여 제5 히스토그램을 획득할 수도 있다. 가이드 톤 맵핑 커브에 따라 계조가 조정된 입력 영상은 0 내지 500nit의 휘도로 출력될 수 있다.

[160] 일 실시 예에 따른 전자 장치(100)는 하기의 수학적 식 4에 기초하여 제2 및 제5 히스토그램 간 차이에 기초하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득할 수 있다.

[161] [수식4]

$$\underset{H_{500}}{\text{minimize}} \quad \|W \odot (H_{500} - H_g)\|_F^2$$

[162] 여기서,  $H_{500}$ 는 제2 히스토그램,  $H_g$ 는 제5 히스토그램,  $W$ 는 가중치를 의미한다.

[163] 본 개시의 일 실시 예에 따른 전자 장치(100)는 복수의 톤 맵핑 커브 중 제2 및 제5 히스토그램 간 차이를 최소화하는 톤 맵핑 커브를 식별할 수 있고, 식별된 톤 맵핑 커브를 입력 영상에 적용하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득할 수 있다. 예를 들어, 전자 장치(100)는 복수의 톤 맵핑 커브 중 어느 하나인 가이드 톤 맵핑 커브에 기초하여 제2 및 제5 히스토그램 간 차이를 획득하고, 복수의 톤 맵핑 커브 중 가이드 톤 맵핑 커브와는 상이한 톤 맵핑 커브에 기초하여 제2 및 제5 히스토그램 간 차이를 획득할 수 있다. 전자 장치(100)는 이 중에서 상대적으로 작은 차이에 대응되는 톤 맵핑 커브를 식별할 수 있다. 한편, 수학적 식 4는 입력 영상의 휘도 유지와 관련된 식일 수 있다.

[164] 한편, 본 개시의 일 실시 예에 따른 전자 장치(100)는 제2 및 제5 히스토그램 간 차이에 가중치를 적용할 수 있다. 여기서, 가중치는 입력 영상의 각 픽셀의 계조 값에 반비례할 수 있다.

[165] HVS 인지 정보에 따르면, 인간의 시각적 감각은 상대적으로 고휘도 보다 저휘도에서 민감하게 반응한다. 예를 들어, 고휘도인 500 내지 1000nit에서 휘도 변화에 따른 HVS 인지 반응량보다 저휘도인 0 내지 150nit에서 휘도 변화에 따른 HVS 인지 반응량이 크다. 본 개시의 일 실시 예에 따른 전자 장치(100)는 입력 영상의 저계조, 저휘도를 최대한 유지하기 위해 입력 영상의 각 픽셀의 계조 값에 반비례하는 가중치를 획득할 수 있다. 일 예로, 전자 장치(100)는 수학적 식 5에 기초하여 가중치를 획득할 수 있다.

[166] [수식5]

$$W(i, j) = 1023 - \max(i, j)$$

[167] 여기서,  $i$ 는 픽셀의 계조 값,  $j$ 는 해당 픽셀에 인접한 픽셀의 계조 값을 의미한다.

[168] 도 11은 본 개시의 일 실시 예에 따른 가중치를 설명하기 위한 도면이다.

[169] 수학적 식 5에 기초하여 도 11에 도시된 바와 같은 가중치 히스토그램을 획득할 수 있다. 가중치의 X 축은 픽셀의 계조 값이고, Y 축은 해당 픽셀에 인접한 픽셀의

계조 값이다.

- [170] 인간의 시각적 감각은 상대적으로 고휘도 보다 저휘도에서 민감하게 반응하므로, 픽셀의 계조 값 및 해당 픽셀에 인접하게 위치한 픽셀의 계조 값이 모두 상대적으로 저계조이면, 전자 장치(100)는 높은 가중치(예를 들어, 1023에 근접한 가중치)를 적용할 수 있다. 다른 예로, 픽셀의 계조 값 및 해당 픽셀에 인접하게 위치한 픽셀의 계조 값이 모두 상대적으로 고계조이면, 전자 장치(100)는 작은 가중치(예를 들어, 0에 근접한 가중치)를 적용할 수 있다.
- [171] 한편, 본 개시의 다양한 실시 예는 HDR10 규격에 따라 입력 영상이 0 내지 1000nit의 휘도 값을 가지는 것으로 상정하였고, 입력 영상이 10bit로서 0 내지 1023의 계조 값을 가지는 것으로 상정하였다. 다만, 이는 일 실시 예로서 이에 한정되는 것은 아니다. 예를 들어, 입력 영상은 0 내지 500nit의 휘도 값을 가질 수 있고, 8bit로서 0 내지 255의 계조 값을 가질 수도 있다. 이 경우, 전자 장치(100)는 가중치  $W$ 를  $255 - \max(i, j)$ 에 기초하여 획득할 수도 있음은 물론이다.
- [172] 본 개시의 일 실시 예에 따른 전자 장치(100)는 하기의 수학적 식 6에 기초하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득할 수 있다.
- [173] [수식6]

$$\underset{H_{500}}{\text{minimize}} \quad \alpha \| H_{1k} \odot R_{1k}^{HVS} - H_{500} \odot R_{500}^{HVS} \|_F^2 + (1-\alpha) \| W \odot (H_{500} - H_g) \|_F^2$$

- [174] 여기서,  $\alpha$  ( $0 \leq \alpha \leq 1$ )는 중요도를 나타내는 제1 가중치를 의미할 수 있다. 예를 들어, HVS 인지 반응이 입력 영상의 휘도 유지보다 상대적으로 강조되어야 한다면,  $\alpha$ 는 1에 근접할 수 있다. 다른 예로, 입력 영상의 휘도 유지가 HVS 인지 반응보다 상대적으로 강조되어야 한다면,  $\alpha$ 는 0에 근접할 수 있다.
- [175] 도 12는 본 개시의 일 실시 예에 따른 가중치 행렬을 설명하기 위한 도면이다.
- [176] 본 개시의 일 실시 예에 따른 전자 장치(100)는 제2 히스토그램에 가중치 행렬을 적용하여 제6 히스토그램을 획득할 수 있다.
- [177] 일 실시 예에 따라 입력 영상의 특성에 따라 톤 맵핑 커브가 급격하게 변하는 것을 방지하기 위해 전자 장치는 하기의 수학적 식 7에 기초하여 제6 히스토그램을 획득할 수 있다.
- [178] [수식7]

$$\underset{H_{500}}{\text{minimize}} \quad \| H_{500} D \|_F^2$$

- [179] 여기서,  $H_{500}$ 은 제2 히스토그램,  $D$ 는 가중치 행렬을 의미한다.
- [180] 도 12를 참조하면, 가중치 행렬은 대각선 방향의 원소들에 1을 적용하는 대각 행렬일 수 있다. 일 예로, 가중치 행렬은 대각선 방향의 원소에 1을 적용하고, 해당 원소에 인접하게 위치한 원소에 -1을 적용하고, 나머지 원소에 0을 적용하는 2중 대각 행렬일 수 있다.
- [181] 전자 장치(100)는 제2 히스토그램에 가중치 행렬을 적용하여 톤 맵핑 커브가

급격히 변경되는 것을 방지할 수 있다. 한편, 도 12에 도시된 가중치 행렬은 일 예시로 반드시 이에 한정되는 것은 아니다. 예를 들어, 가중치 행렬은 3중 대각 행렬일 수도 있다. 제조사의 목적, 영상의 특성 등에 따라 다양한 형태의 행렬을 가중치 행렬로 설정할 수 있음은 물론이다.

[182] 도 13은 본 개시의 일 실시 예에 따른 입력 영상에 대한 휘도 값을 설명하기 위한 도면이다.

[183] 본 개시의 일 실시 예에 따른 전자 장치(100)는 하기의 수학적 식 8에 기초하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득할 수 있다.

[184] [수식 8]

$$\underset{H_{500}}{\text{minimize}} \quad \alpha \| H_{1k} \odot R_{1k}^{HVS} - H_{500} \odot R_{500}^{HVS} \|_F^2 + (1-\alpha) \| W \odot (H_{500} - H_g) \|_F^2 + \beta \| H_{500} D \|_F^2$$

[185] 여기서,  $H_{1k}$ 는 제1 히스토그램,  $H_{500}$ 은 제2 히스토그램,

$$R_{1k}^{HVS}$$

는 제3 히스토그램,

$$R_{500}^{HVS}$$

은 제4 히스토그램,  $H_g$ 는 제5 히스토그램,  $H_{500}D$ 는 제6 히스토그램,

$$H_{1k} \odot R_{1k}^{HVS}$$

는 제1 값,

$$H_{500} \odot R_{500}^{HVS}$$

는 제2 값,  $D$ 는 가중치 행렬,  $\alpha$ 는 제1 가중치,  $\beta$ 는 제2 가중치를 의미한다.

[186] 일 실시 예에 따라 전자 장치(100)는 수학적 식 8에 기초하여 복수의 제2 히스토그램 중에서 제1 값 및 제2 값 간 차이, 제2 및 제5 히스토그램 간 차이, 및 제6 히스토그램의 합을 최소화시키는 제2 히스토그램을 선택할 수 있다. 이어서, 제2 히스토그램에 대응되는 제4 히스토그램을 식별할 수 있다. 전자 장치(100)는 복수의 톤 맵핑 커브 중 선택된 제2 히스토그램에 대응되는 톤 맵핑 커브를 식별하고, 식별된 톤 맵핑 커브를 입력 영상에 적용하여 입력 영상의 휘도를 조정할 수 있다. 여기서, 휘도가 조정된 입력 영상은 0 내지 500nit의 휘도로 출력될 수 있다. 휘도가 조정된 입력 영상은 500nit에 기초한 영상을 의미할 수 있다.

[187] 도 13의 (a)는 입력 영상을 최대 출력 가능 휘도가 1000nit인 전자 장치를 통해 출력하는 경우를 상정한 것이고, (b)는 입력 영상을 최대 출력 가능 휘도가 500nit인 전자 장치를 통해 출력하는 경우를 상정한 것이다. 종래에는 선형적 톤 맵핑 커브 또는 고정된 톤 맵핑 커브만을 적용하여 최대 출력 휘도를 1000nit에서 500nit로 조정하였다. 따라서, 인간 시각(HVS, Human visual system)에 따른 이질감, 차이, 열화 정도, 왜곡 정도 높았다. 본 개시의 일 실시 예에 따른 전자 장치(100)는 다이내믹 레인지 폭 등을 최대한 유지하고, 인지 시각에 따른 열화

정도를 최소화하면서도 입력 영상을 0 내지 500nit의 휘도로 출력할 수 있다.

- [188] 도 14는 본 개시의 일 실시 예에 따른 전자 장치의 제어 방법을 설명하기 위한 흐름도이다.
- [189] 한편, 본 개시의 일 실시 예에 따르면 제1 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제1 HVS(Human visual system) 인지 정보 및 제2 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제2 HVS 인지 정보가 저장된 전자 장치의 제어 방법은, 먼저, 제1 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제1 히스토그램을 획득한다(S1410).
- [190] 이어서, 제2 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제2 히스토그램을 획득한다(S1420).
- [191] 이어서, 제1 HVS 인지 정보에 기초하여 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제3 히스토그램을 획득한다(S1430).
- [192] 이어서, 제2 HVS 인지 정보에 기초하여 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제4 히스토그램을 획득한다(S1440).
- [193] 이어서, 제1 및 제3 히스토그램 정보에 기초하여 획득된 제1 값 및, 제2 및 제4 히스토그램에 기초하여 획득된 제2 값 간 차이에 기초하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득한다(S1450).
- [194] 여기서, 본 개시의 일 실시 예에 따른 제어 방법은 입력 영상에 제2 최대 출력 휘도에 따른 가이드 톤 맵핑 커브를 적용하여 가이드 영상을 획득하는 단계, 및 가이드 영상의 인접 픽셀 간 계조 차이에 대한 제5 히스토그램을 획득하는 단계를 포함하고, 입력 영상에 대한 휘도 값을 획득하는 S1450 단계는, 제1 값 및 제2 값 간 차이 및, 제2 및 제5 히스토그램 간 차이에 기초하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득할 수 있다.
- [195] 여기서, 입력 영상에 대한 휘도 값을 획득하는 S1450 단계는, 입력 영상의 각 픽셀의 계조 값에 반 비례하는 가중치를 제2 및 제5 히스토그램 간 차이에 적용하여 입력 영상에 대한 휘도 값을 획득할 수 있다.
- [196] 또한, 제2 히스토그램을 획득하는 S1420 단계는, 제2 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 복수의 제2 히스토그램을 획득하는 단계를 포함하고, 입력 영상에 대한 휘도 값을 획득하는 S1450 단계는, 복수의 제2 히스토그램 각각에 포함된 복수의 원소 및 대응되는 제4 히스토그램에 포함된 복수의 원소 간 곱에 기초하여 복수의 제2 값을 획득하는 단계, 복수의 제2 값 각각 및 제1 값 간 차이 값에 기초하여 복수의 제2 히스토그램 중 하나를 선택하는 단계 및 선택된 제2 히스토그램에 대응되는 제4 히스토그램에 기초하여 입력 영상에 대한 휘도 값을 획득하는 단계를 포함할 수 있다.
- [197] 여기서, 제2 히스토그램을 획득하는 S1420 단계는, 입력 영상에 복수의 톤 맵핑 커브를 적용하여 복수의 영상을 획득하는 단계 및 복수의 영상에 포함된 인접 픽셀 간 계조 차이에 기초하여 복수의 제2 히스토그램을 획득하는 단계를

포함하고, 입력 영상에 대한 휘도 값을 획득하는 S1450 단계는, 복수의 톤 맵핑 커브 중 선택된 제2 히스토그램에 대응되는 톤 맵핑 커브를 식별하는 단계 및 식별된 톤 맵핑 커브를 입력 영상에 적용하여 입력 영상에 대한 휘도 값을 획득하는 단계를 포함할 수 있다.

[198] 또한, 제3 히스토그램을 획득하는 S1430 단계는, 전자 장치에 저장된 영상의 계조 값 및 대응되는 휘도 값에 대한 맵핑 정보에 기초하여 입력 영상에 포함된 복수의 픽셀 별 계조 값에 대응되는 휘도 값을 획득하는 단계 및 제1 HVS 인지 정보 및 획득된 휘도 값에 기초하여 제3 히스토그램을 획득하는 단계를 포함하고, 제4 히스토그램을 획득하는 S1440 단계는, 맵핑 정보에 기초하여 입력 영상에 포함된 복수의 픽셀 별 계조 값에 대응되는 휘도 값을 획득하는 단계 및 제2 HVS 인지 정보 및 획득된 휘도 값에 기초하여 제4 히스토그램을 획득하는 단계를 포함할 수 있다.

[199] 또한, 제1 히스토그램을 획득하는 S1410 단계는, 입력 영상에 상이한 크기로 스케일링하여 복수의 스케일링 영상을 획득하는 단계, 제1 최대 출력 휘도에 기초하여 복수의 스케일링 영상의 인접 픽셀 간 계조 차이에 대한 복수의 히스토그램을 획득하는 단계 및 복수의 히스토그램에 상이한 가중치를 적용한 후, 가중치가 적용된 복수의 히스토그램을 합산하여 제1 히스토그램을 획득하는 단계를 포함할 수 있다.

[200] 또한, 본 개시의 일 실시 예에 따른 제어 방법은, 제2 히스토그램에 가중치 행렬을 적용하여 제6 히스토그램을 획득하는 단계를 포함하고, 입력 영상에 대한 휘도 값을 획득하는 S1450 단계는, 제1 값 및 제2 값 간 차이, 제2 및 제5 히스토그램 간 차이, 및 제6 히스토그램에 기초하여 제2 최대 출력 휘도에 대응되는 입력 영상에 대한 휘도 값을 획득하고, 가중치 행렬은, 대각선 방향의 원소들에 1을 적용하는 대각 행렬일 수 있다.

[201] 여기서, 입력 영상에 대한 휘도 값을 획득하는 S1450 단계는, 하기 수학식에 기초하여 입력 영상에 대한 휘도 값을 획득할 수 있다.

[202] 한편, 상술한 본 개시의 다양한 실시 예들에 따른 방법들은, 기존 전자 장치에 설치 가능한 어플리케이션 형태로 구현될 수 있다.

[203] 
$$\underset{H_{500}}{\text{minimize}} \quad \alpha \| H_{1k} \odot R_{1k}^{HVS} - H_{500} \odot R_{500}^{HVS} \|_F^2 + (1-\alpha) \| W \odot (H_{500} - H_g) \|_F^2 + \beta \| H_{500} D \|_F^2$$

[204] 여기서,  $H_{1k}$ 는 제1 히스토그램,  $H_{500}$ 은 제2 히스토그램,

$$R_{1k}^{HVS}$$

는 제3 히스토그램,

$$R_{500}^{HVS}$$

은 제4 히스토그램,  $H_g$ 는 제5 히스토그램,  $H_{500}D$ 는 제6 히스토그램,

$$H_{1k} \odot R_{1k}^{HVS}$$

는 제1 값,

$$H_{500} \odot R_{500}^{HVS}$$

는 제2 값, D는 가중치 행렬,  $\alpha$ 는 제1 가중치,  $\beta$ 는 제2 가중치를 의미한다.

[205] 또한, 상술한 본 개시의 다양한 실시 예들에 따른 방법들은, 기존 전자 장치에 대한 소프트웨어 업그레이드, 또는 하드웨어 업그레이드 만으로도 구현될 수 있다.

[206] 또한, 상술한 본 개시의 다양한 실시 예들은 전자에 구비된 임베디드 서버, 또는 전자 장치의 외부 서버를 통해 수행되는 것도 가능하다.

[207] 한편, 이상에서 설명된 다양한 실시 예들은 소프트웨어(software), 하드웨어(hardware) 또는 이들의 조합을 이용하여 컴퓨터(computer) 또는 이와 유사한 장치로 읽을 수 있는 기록 매체 내에서 구현될 수 있다. 일부 경우에 있어 본 명세서에서 설명되는 실시 예들이 프로세서 자체로 구현될 수 있다. 소프트웨어적인 구현에 의하면, 본 명세서에서 설명되는 절차 및 기능과 같은 실시 예들은 별도의 소프트웨어 모듈들로 구현될 수 있다. 소프트웨어 모듈들 각각은 본 명세서에서 설명되는 하나 이상의 기능 및 작동을 수행할 수 있다.

[208] 한편, 상술한 본 개시의 다양한 실시 예들에 따른 처리 동작을 수행하기 위한 컴퓨터 명령어(computer instructions)는 비일시적 컴퓨터 판독 가능 매체(non-transitory computer-readable medium)에 저장될 수 있다. 이러한 비일시적 컴퓨터 판독 가능 매체에 저장된 컴퓨터 명령어는 프로세서에 의해 실행되었을 때 상술한 다양한 실시 예에 따른 처리 동작을 특정 기기가 수행하도록 할 수 있다.

[209] 비일시적 컴퓨터 판독 가능 매체란 레지스터, 캐쉬, 메모리 등과 같이 짧은 순간 동안 데이터를 저장하는 매체가 아니라 반영구적으로 데이터를 저장하며, 기기에 의해 판독(reading)이 가능한 매체를 의미한다. 비일시적 컴퓨터 판독 가능 매체의 구체적인 예로는, CD, DVD, 하드 디스크, 블루레이 디스크, USB, 메모리카드, ROM 등이 있을 수 있다.

[210] 이상에서는 본 개시의 바람직한 실시 예에 대하여 도시하고 설명하였지만, 본 개시는 상술한 특정의 실시 예에 한정되지 아니하며, 청구범위에서 청구하는 본 개시의 요지를 벗어남이 없이 당해 개시에 속하는 기술분야에서 통상의 지식을 가진자에 의해 다양한 변형실시가 가능한 것은 물론이고, 이러한 변형실시들은 본 개시의 기술적 사상이나 전망으로부터 개별적으로 이해되어져서는 안될 것이다.

[211]

## 청구범위

- [청구항 1] 제1 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제1 HVS(Human visual system) 인지 정보 및 제2 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제2 HVS 인지 정보가 저장된 스토리지; 및
- 상기 제1 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제1 히스토그램을 획득하고,
- 상기 제2 최대 출력 휘도에 기초하여 상기 입력 영상의 인접 픽셀 간 계조 차이에 대한 제2 히스토그램을 획득하고,
- 상기 제1 HVS 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제3 히스토그램을 획득하고,
- 상기 제2 HVS 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제4 히스토그램을 획득하고,
- 상기 제1 및 제3 히스토그램 정보에 기초하여 획득된 제1 값 및, 상기 제2 및 제4 히스토그램에 기초하여 획득된 제2 값 간 차이에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하는 프로세서;를 포함하는 전자 장치.
- [청구항 2] 제1항에 있어서,
- 상기 프로세서는,
- 상기 입력 영상에 상기 제2 최대 출력 휘도에 따른 가이드 톤 맵핑 커브를 적용하여 가이드 영상을 획득하고,
- 상기 가이드 영상의 인접 픽셀 간 계조 차이에 대한 제5 히스토그램을 획득하고,
- 상기 제1 값 및 제2 값 간 차이 및, 상기 제2 및 제5 히스토그램 간 차이에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하는, 전자 장치.
- [청구항 3] 제2항에 있어서,
- 상기 프로세서는,
- 상기 입력 영상의 각 픽셀의 계조 값에 반 비례하는 가중치를 상기 제2 및 제5 히스토그램 간 차이에 적용하여 상기 입력 영상에 대한 휘도 값을 획득하는, 전자 장치.
- [청구항 4] 제1항에 있어서,
- 상기 프로세서는,
- 상기 제2 최대 출력 휘도에 기초하여 상기 입력 영상의 인접 픽셀 간 계조 차이에 대한 복수의 제2 히스토그램을 획득하고,
- 상기 제2 HVS 인지 정보에 기초하여 상기 복수의 제2 히스토그램에 대응되는 복수의 제4 히스토그램을 획득하고,

상기 복수의 제2 히스토그램 각각에 포함된 복수의 원소 및 대응되는 제4 히스토그램에 포함된 복수의 원소 간 곱에 기초하여 복수의 제2 값을 획득하고,

상기 복수의 제2 값 각각 및 상기 제1 값 간 차이 값에 기초하여 상기 복수의 제2 히스토그램 중 하나를 선택하고, 상기 선택된 제2 히스토그램에 대응되는 제4 히스토그램에 기초하여 상기 입력 영상에 대한 휘도 값을 획득하는, 전자 장치.

[청구항 5] 제4항에 있어서,  
상기 프로세서는,  
상기 입력 영상에 복수의 톤 맵핑 커브를 적용하여 복수의 영상을 획득하고, 상기 복수의 영상에 포함된 인접 픽셀 간 계조 차이에 기초하여 상기 복수의 제2 히스토그램을 획득하며,  
상기 복수의 톤 맵핑 커브 중 상기 선택된 제2 히스토그램에 대응되는 톤 맵핑 커브를 식별하고, 상기 식별된 톤 맵핑 커브를 상기 입력 영상에 적용하여 상기 입력 영상에 대한 휘도 값을 획득하는, 전자 장치.

[청구항 6] 제1항에 있어서,  
상기 스토리지는,  
영상의 계조 값 및 대응되는 휘도 값에 대한 맵핑 정보를 저장하며,  
상기 프로세서는,  
상기 맵핑 정보에 기초하여 상기 입력 영상에 포함된 복수의 픽셀 별 계조 값에 대응되는 휘도 값을 획득하고, 획득된 휘도 값에 기초하여 상기 제3 및 제4 히스토그램을 획득하는, 전자 장치.

[청구항 7] 제1항에 있어서,  
상기 프로세서는,  
상기 입력 영상에 상이한 크기로 스케일링하여 복수의 스케일링 영상을 획득하고,  
상기 제1 최대 출력 휘도에 기초하여 상기 복수의 스케일링 영상의 인접 픽셀 간 계조 차이에 대한 복수의 히스토그램을 획득하고,  
상기 복수의 히스토그램에 상이한 가중치를 적용한 후, 상기 가중치가 적용된 상기 복수의 히스토그램을 합산하여 상기 제1 히스토그램을 획득하는, 전자 장치.

[청구항 8] 제2항에 있어서,  
상기 프로세서는,  
상기 제2 히스토그램에 가중치 행렬을 적용하여 제6 히스토그램을 획득하고, 상기 제1 값 및 제2 값 간 차이, 상기 제2 및 제5 히스토그램 간 차이, 및 상기 제6 히스토그램에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하며,  
상기 가중치 행렬은,

대각선 방향의 원소들에 1을 적용하는 대각 행렬인, 전자 장치.

[청구항 9]

제8항에 있어서,  
상기 프로세서는,  
하기 수학적식에 기초하여 상기 입력 영상에 대한 휘도 값을 획득하는,  
디스플레이 장치.

$$\underset{H_{500}}{\text{minimize}} \quad \alpha \parallel H_{1k} \odot R_{1k}^{HVS} - H_{500} \odot R_{500}^{HVS} \parallel_F^2 + (1-\alpha) \parallel W \odot (H_{500} - H_g) \parallel_F^2 + \beta \parallel H_{500} D \parallel_F^2$$

여기서,  $H_{1k}$ 는 제1 히스토그램,  $H_{500}$ 은 제2 히스토그램,  $R_{1k}^{HVS}$ 는 제3

히스토그램,  $R_{500}^{HVS}$ 은 제4 히스토그램,  $H_g$ 는 제5 히스토그램,  $H_{500}D$ 는 제6

히스토그램,  $H_{1k} \odot R_{1k}^{HVS}$ 는 제1 값,  $H_{500} \odot R_{500}^{HVS}$ 는 제2 값,  $D$ 는 가중치

행렬,  $\alpha$ 는 제1 가중치,  $\beta$ 는 제2 가중치를 의미함.

[청구항 10]

제1 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제1 HVS(Human visual system) 인지 정보 및 제2 최대 출력 휘도를 기준으로 하는 인접 픽셀 간 휘도 차이에 따른 제2 HVS 인지 정보가 저장된 전자 장치의 제어 방법에 있어서,

상기 제1 최대 출력 휘도에 기초하여 입력 영상의 인접 픽셀 간 계조 차이에 대한 제1 히스토그램을 획득하는 단계;

상기 제2 최대 출력 휘도에 기초하여 상기 입력 영상의 인접 픽셀 간 계조 차이에 대한 제2 히스토그램을 획득하는 단계;

상기 제1 HVS 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제3 히스토그램을 획득하는 단계;

상기 제2 HVS 인지 정보에 기초하여 상기 입력 영상의 인접 픽셀 간 휘도 차이에 대한 제4 히스토그램을 획득하는 단계; 및

상기 제1 및 제3 히스토그램 정보에 기초하여 획득된 제1 값 및, 상기 제2 및 제4 히스토그램에 기초하여 획득된 제2 값 간 차이에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하는 단계;를 포함하는 제어 방법.

[청구항 11]

제10항에 있어서,

상기 입력 영상에 상기 제2 최대 출력 휘도에 따른 가이드 톤 맵핑 커브를 적용하여 가이드 영상을 획득하는 단계; 및

상기 가이드 영상의 인접 픽셀 간 계조 차이에 대한 제5 히스토그램을 획득하는 단계;를 포함하고,

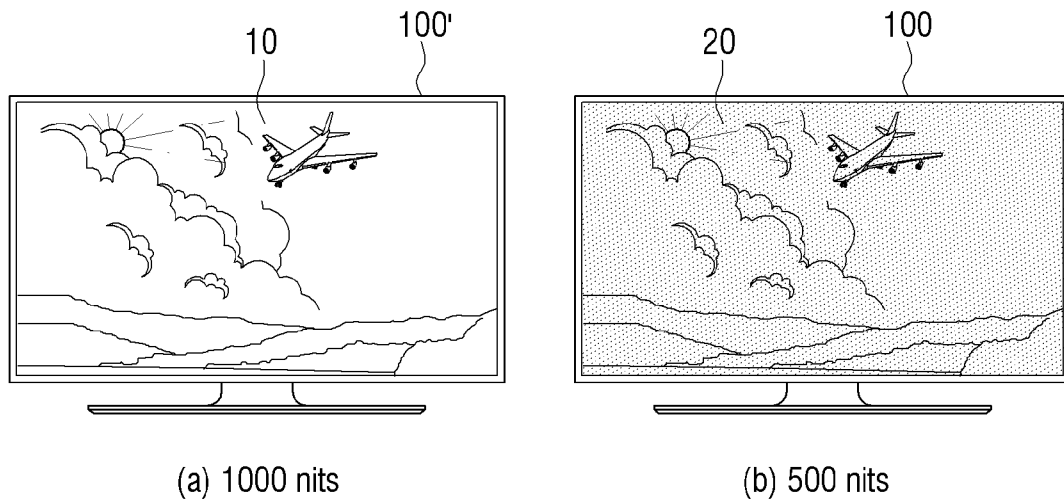
상기 입력 영상에 대한 휘도 값을 획득하는 단계는,

상기 제1 값 및 제2 값 간 차이 및, 상기 제2 및 제5 히스토그램 간 차이에 기초하여 상기 제2 최대 출력 휘도에 대응되는 상기 입력 영상에 대한 휘도 값을 획득하는, 제어 방법.

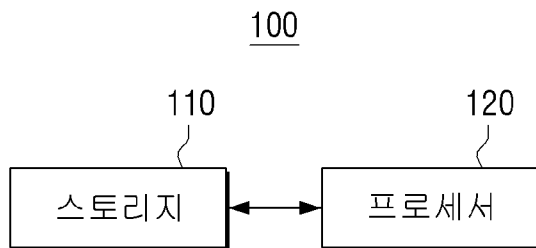
- [청구항 12] 제11항에 있어서,  
 상기 입력 영상에 대한 휘도 값을 획득하는 단계는,  
 상기 입력 영상의 각 픽셀의 계조 값에 반 비례하는 가중치를 상기 제2 및 제5 히스토그램 간 차이에 적용하여 상기 입력 영상에 대한 휘도 값을 획득하는, 제어 방법.
- [청구항 13] 제10항에 있어서,  
 상기 제2 히스토그램을 획득하는 단계는,  
 상기 제2 최대 출력 휘도에 기초하여 상기 입력 영상의 인접 픽셀 간 계조 차이에 대한 복수의 제2 히스토그램을 획득하는 단계;를 포함하고,  
 상기 입력 영상에 대한 휘도 값을 획득하는 단계는,  
 상기 복수의 제2 히스토그램 각각에 포함된 복수의 원소 및 대응되는 제4 히스토그램에 포함된 복수의 원소 간 곱에 기초하여 복수의 제2 값을 획득하는 단계;  
 상기 복수의 제2 값 각각 및 상기 제1 값 간 차이 값에 기초하여 상기 복수의 제2 히스토그램 중 하나를 선택하는 단계; 및  
 상기 선택된 제2 히스토그램에 대응되는 제4 히스토그램에 기초하여 상기 입력 영상에 대한 휘도 값을 획득하는 단계;를 포함하는, 제어 방법.
- [청구항 14] 제13항에 있어서,  
 상기 제2 히스토그램을 획득하는 단계는,  
 상기 입력 영상에 복수의 톤 맵핑 커브를 적용하여 복수의 영상을 획득하는 단계; 및  
 상기 복수의 영상에 포함된 인접 픽셀 간 계조 차이에 기초하여 상기 복수의 제2 히스토그램을 획득하는 단계;를 포함하고,  
 상기 입력 영상에 대한 휘도 값을 획득하는 단계는,  
 상기 복수의 톤 맵핑 커브 중 상기 선택된 제2 히스토그램에 대응되는 톤 맵핑 커브를 식별하는 단계; 및  
 상기 식별된 톤 맵핑 커브를 상기 입력 영상에 적용하여 상기 입력 영상에 대한 휘도 값을 획득하는 단계;를 포함하는, 제어 방법.
- [청구항 15] 제10항에 있어서,  
 상기 제3 히스토그램을 획득하는 단계는,  
 상기 전자 장치에 저장된 영상의 계조 값 및 대응되는 휘도 값에 대한 맵핑 정보에 기초하여 상기 입력 영상에 포함된 복수의 픽셀 별 계조 값에 대응되는 휘도 값을 획득하는 단계; 및  
 상기 제1 HVS 인지 정보 및 상기 획득된 휘도 값에 기초하여 상기 제3 히스토그램을 획득하는 단계;를 포함하고,  
 상기 제4 히스토그램을 획득하는 단계는,  
 상기 맵핑 정보에 기초하여 상기 입력 영상에 포함된 복수의 픽셀 별 계조 값에 대응되는 휘도 값을 획득하는 단계; 및

상기 제2 HVS 인지 정보 및 상기 획득된 휘도 값에 기초하여 상기 제4 히스토그램을 획득하는 단계;를 포함하는, 제어 방법.

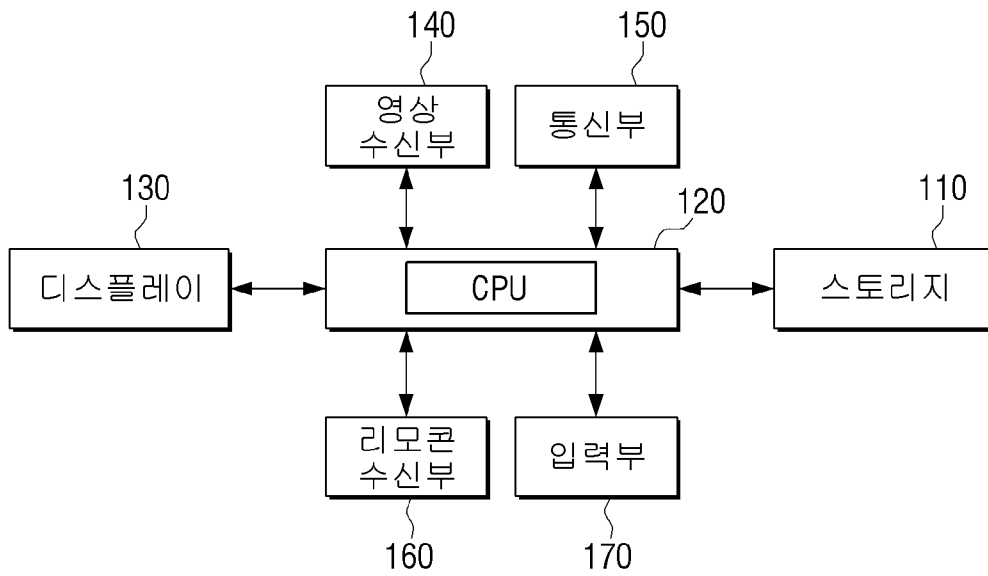
[도1]



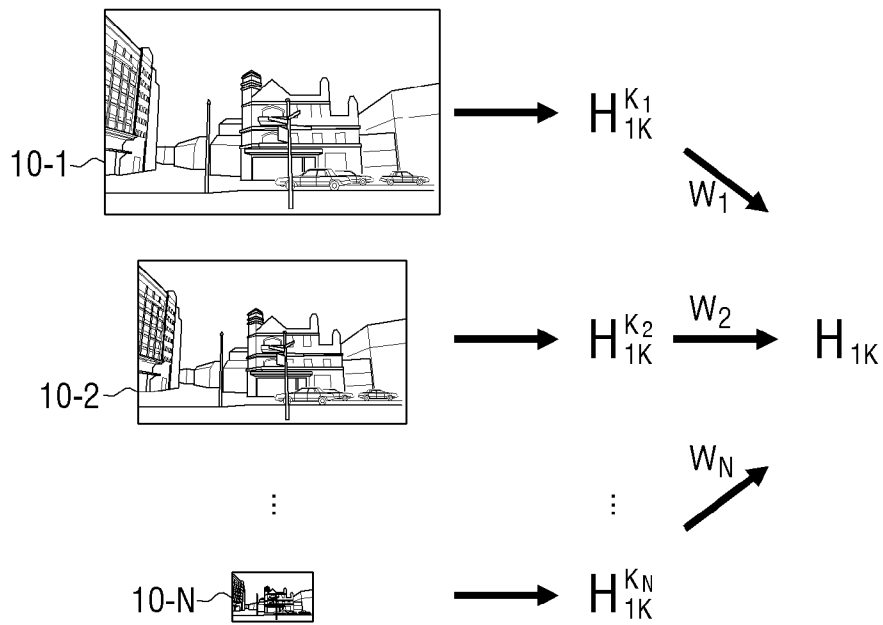
[도2]



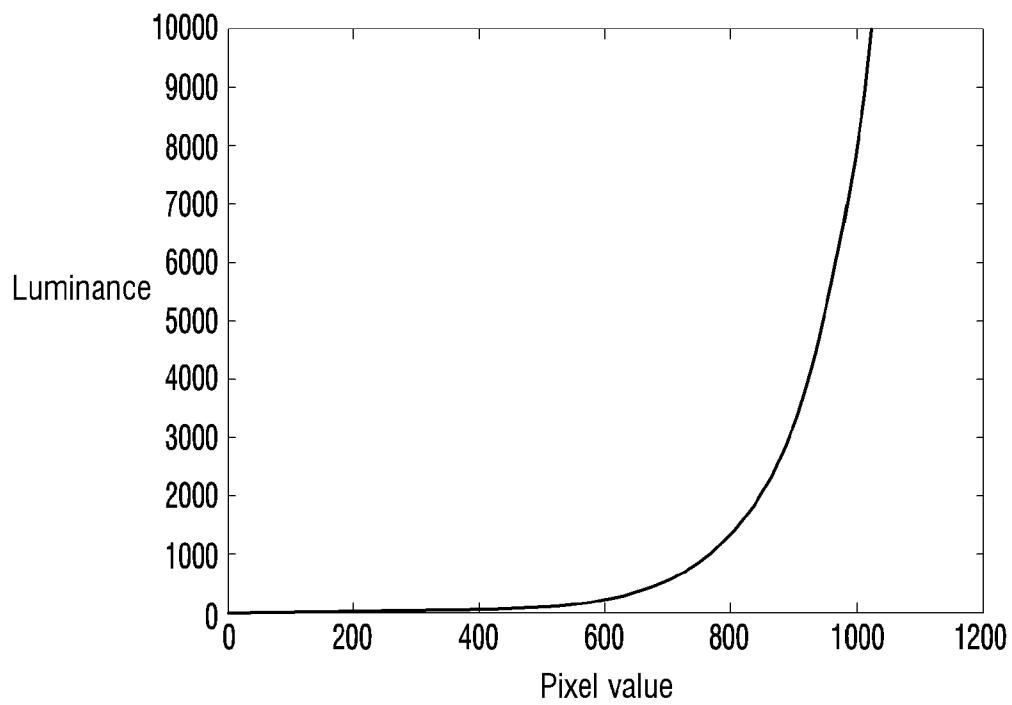
[도3]



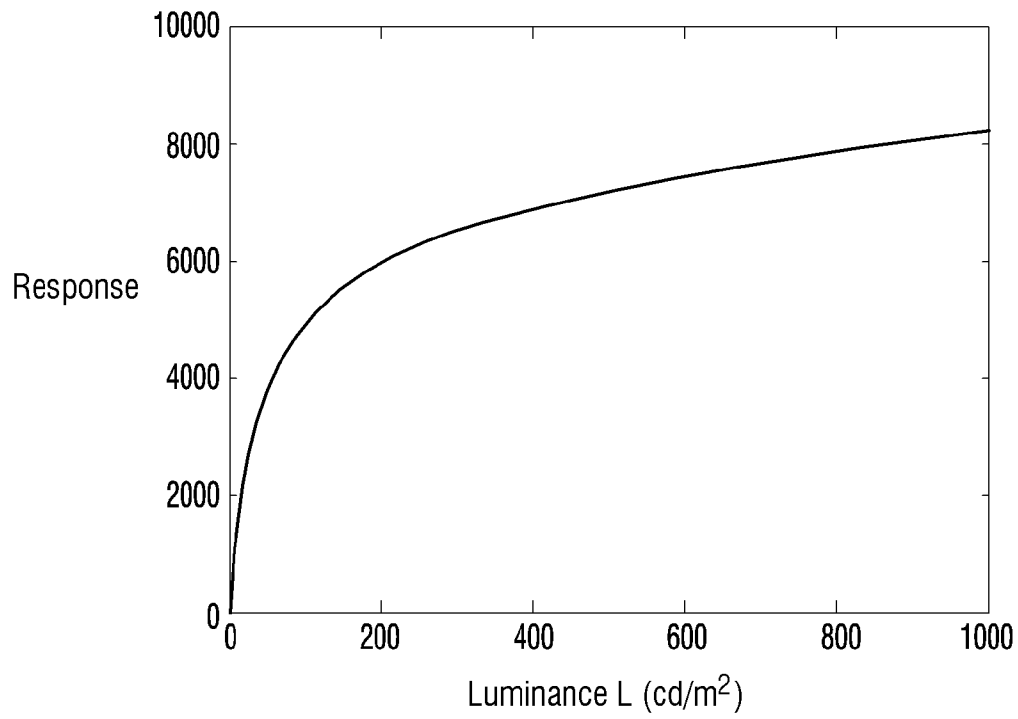
[도4]



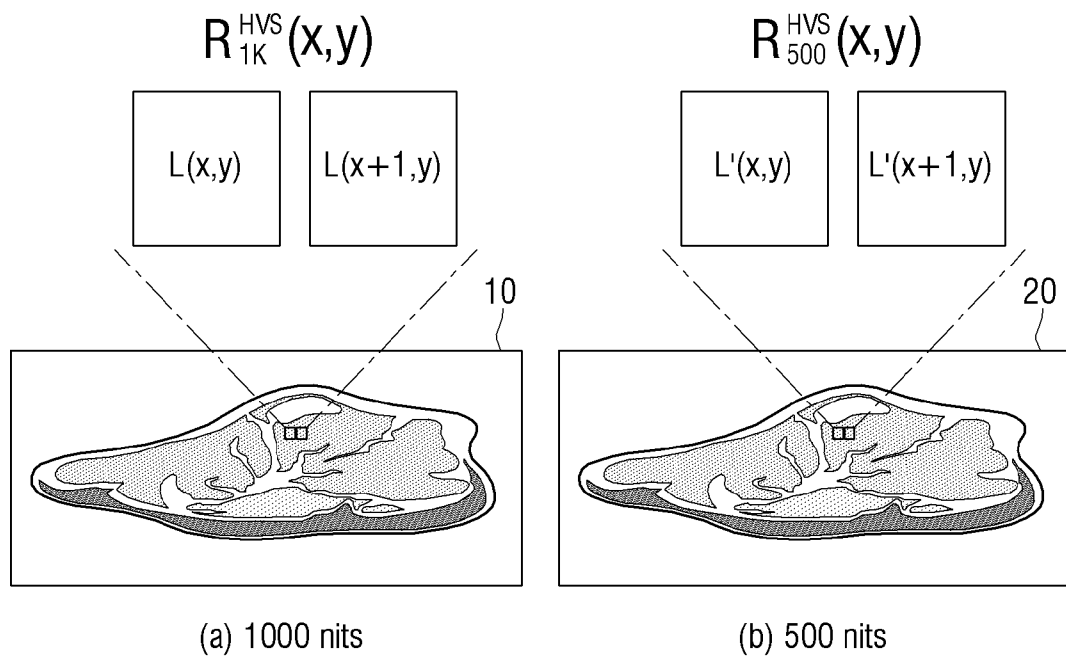
[도5]



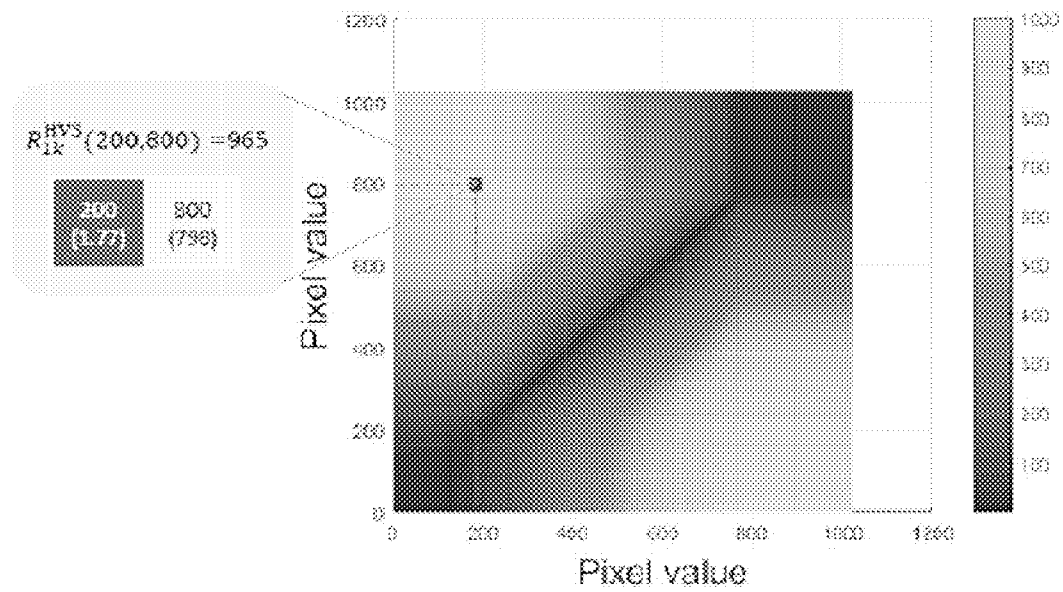
[도6]



[도7]

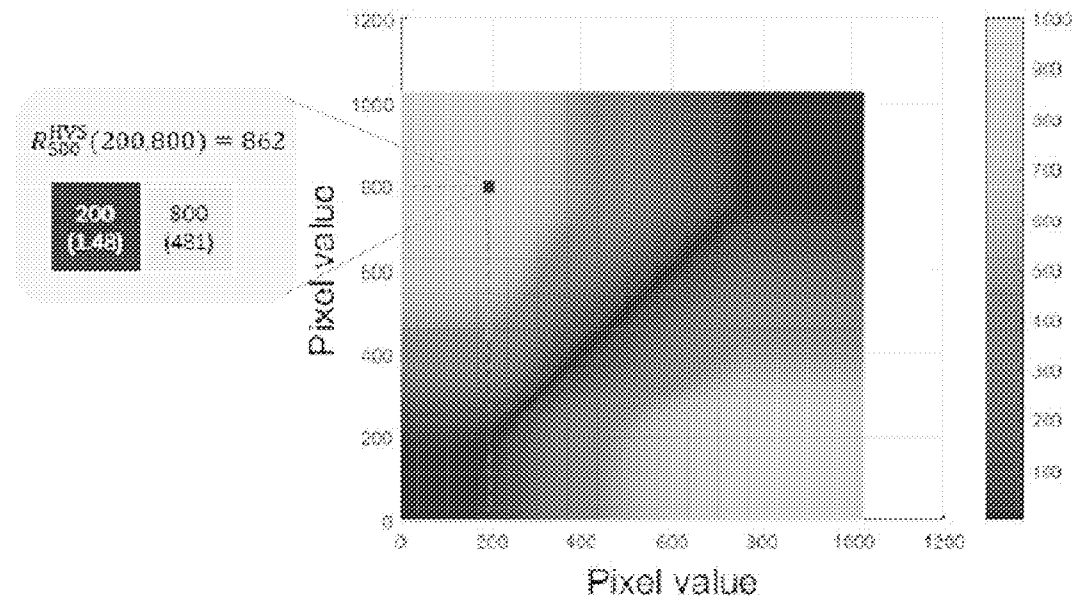


[도8]



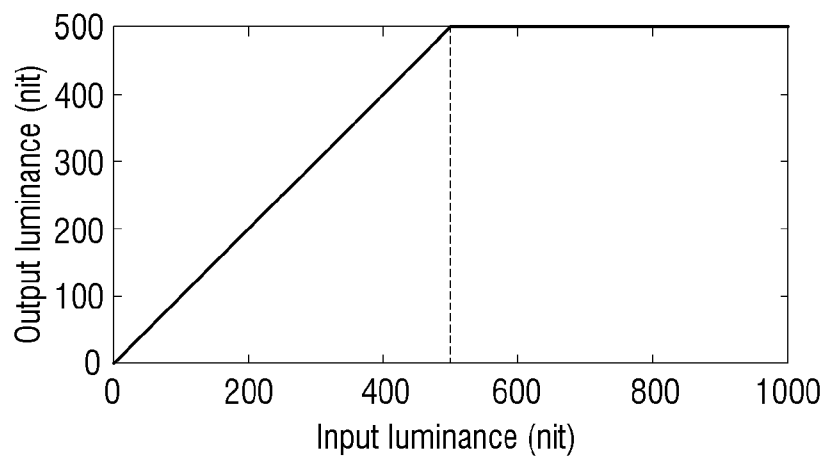
제1 HVS 인지정보

[도9]

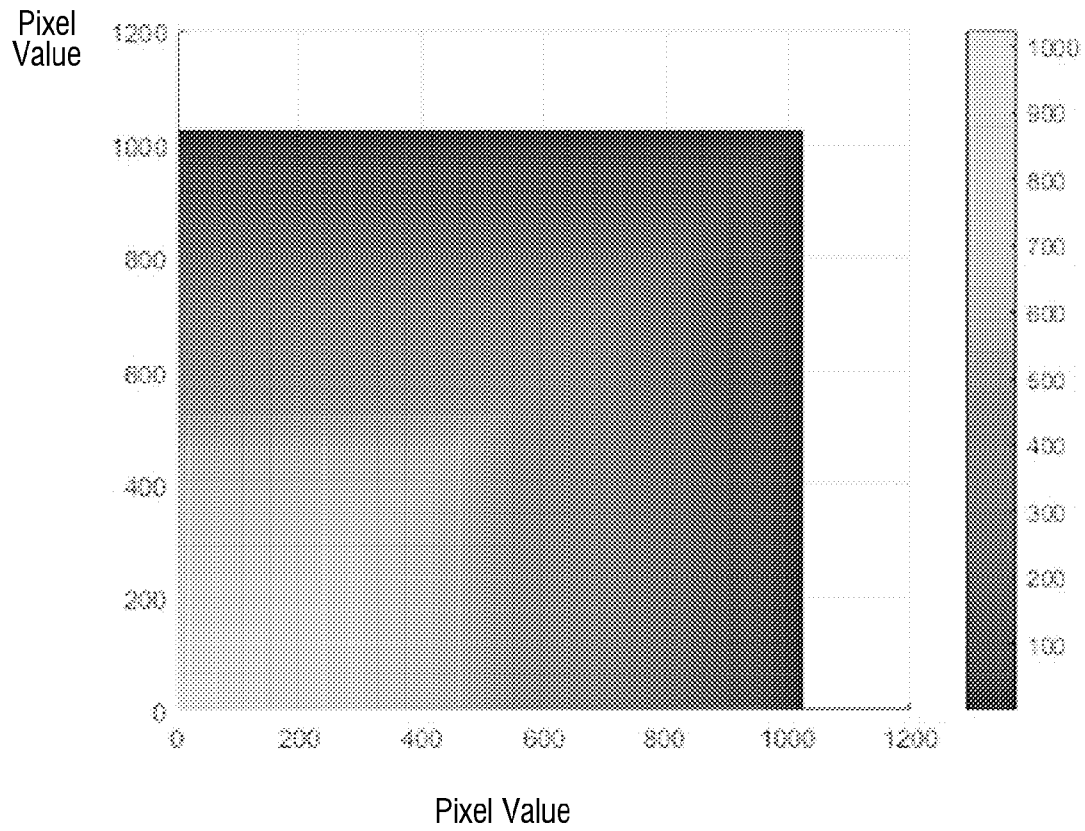


제2 HVS 인지정보

[도10]



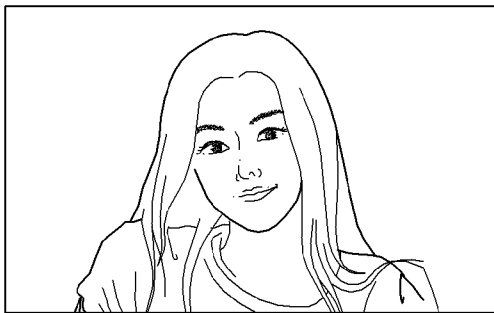
[도11]



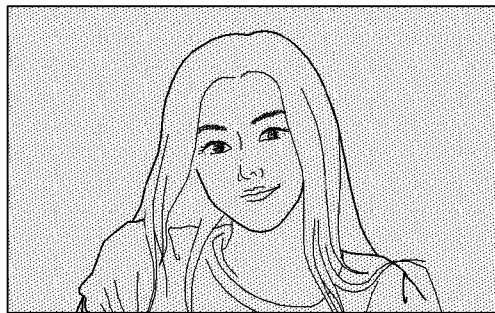
[도12]

$$D = \begin{bmatrix} 1 & -1 & 0 & \cdots & 0 \\ 0 & 0 & -1 & \cdots & 0 \\ 0 & 0 & 1 & \cdots & 0 \\ \vdots & \vdots & \vdots & \ddots & \vdots \\ 0 & 0 & 0 & \cdots & 1 \end{bmatrix}$$

[도13]

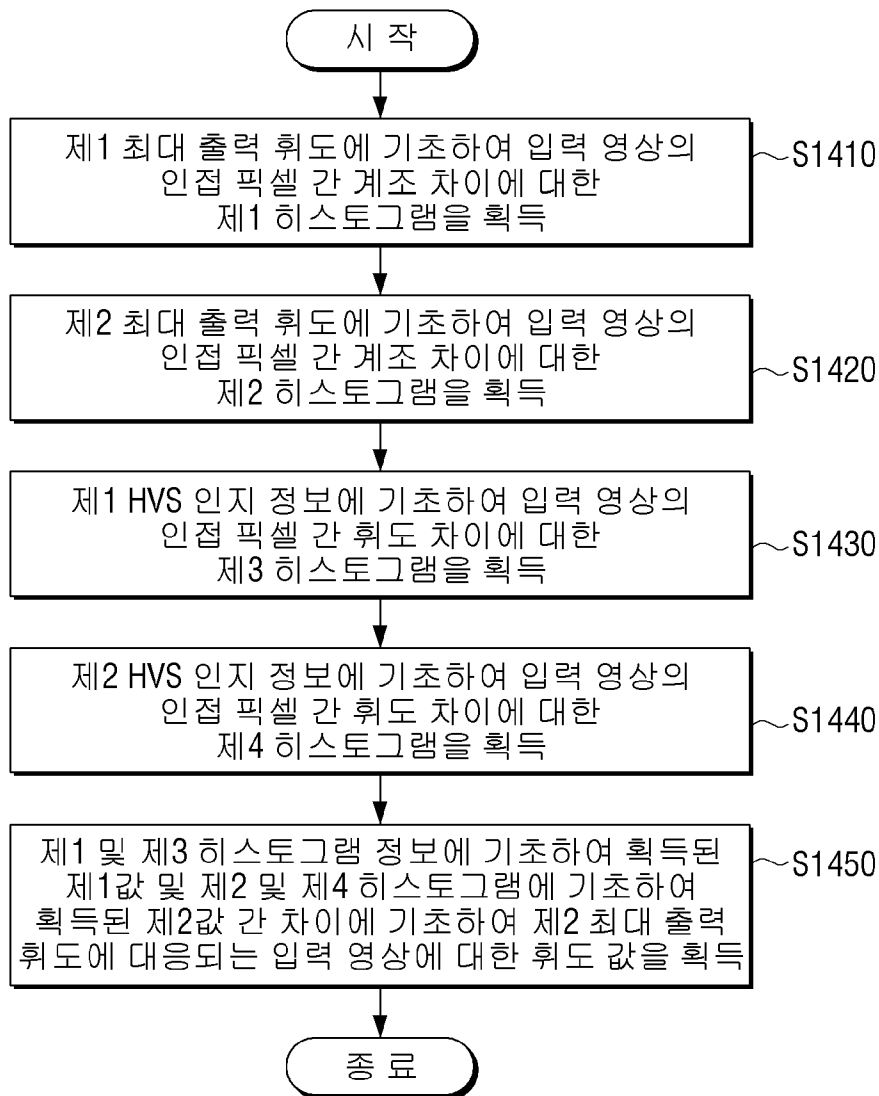


(a)



(b)

[도14]



## INTERNATIONAL SEARCH REPORT

International application No.

PCT/KR2019/001589

## A. CLASSIFICATION OF SUBJECT MATTER

*G09G 5/10(2006.01)i*

According to International Patent Classification (IPC) or to both national classification and IPC

## B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G09G 5/10; G06T 5/00; G06T 5/40; G06T 9/00; G09G 3/32; H04N 5/57; H04N 9/64; H04N 9/69; H04N 9/71

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Korean utility models and applications for utility models: IPC as above

Japanese utility models and applications for utility models: IPC as above

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

eKOMPASS (KIPO internal) &amp; Keywords: HVS recognition information, peak output luminance, luminance value, tone mapping curve

## C. DOCUMENTS CONSIDERED TO BE RELEVANT

| Category* | Citation of document, with indication, where appropriate, of the relevant passages                                                                                      | Relevant to claim No. |
|-----------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-----------------------|
| A         | KR 10-2011-0048811 A (CHUNG-ANG UNIVERSITY INDUSTRY-ACADEMY COOPERATION FOUNDATION et al.) 12 May 2011<br>See paragraphs [0004]-[0006], [0022]-[0069]; and figures 4-6. | 1-15                  |
| A         | KR 10-2017-0129004 A (LG ELECTRONICS INC.) 24 November 2017<br>See paragraphs [0035]-[0072]; claims 1-10; and figures 2-6.                                              | 1-15                  |
| A         | KR 10-1633110 B1 (LG DISPLAY CO., LTD.) 23 June 2016<br>See paragraphs [0023]-[0037]; claim 1; and figures 3-7.                                                         | 1-15                  |
| A         | KR 10-2016-0017387 A (SAMSUNG DISPLAY CO., LTD.) 16 February 2016<br>See paragraphs [0031]-[0049]; and figure 2.                                                        | 1-15                  |
| A         | KR 10-1448494 B1 (DOLBY LABORATORIES LICENSING CORP.) 15 October 2014<br>See paragraphs [0044]-[0046]; and figure 1b.                                                   | 1-15                  |



Further documents are listed in the continuation of Box C.



See patent family annex.

\* Special categories of cited documents:

“A” document defining the general state of the art which is not considered to be of particular relevance

“E” earlier application or patent but published on or after the international filing date

“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

“O” document referring to an oral disclosure, use, exhibition or other means

“P” document published prior to the international filing date but later than the priority date claimed

“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

“&amp;” document member of the same patent family

Date of the actual completion of the international search

10 JUNE 2019 (10.06.2019)

Date of mailing of the international search report

10 JUNE 2019 (10.06.2019)

Name and mailing address of the ISA/KR

Korean Intellectual Property Office  
Government Complex Daejeon Building 4, 189, Cheongsu-ro, Seo-gu,  
Daejeon, 35208, Republic of Korea

Facsimile No. +82-42-481-8578

Authorized officer

Telephone No.

**INTERNATIONAL SEARCH REPORT**  
Information on patent family members

International application No.

**PCT/KR2019/001589**

| Patent document<br>cited in search report | Publication<br>date | Patent family<br>member | Publication<br>date |
|-------------------------------------------|---------------------|-------------------------|---------------------|
| KR 10-2011-0048811 A                      | 12/05/2011          | KR 10-1648762 B1        | 18/08/2016          |
| KR 10-2017-0129004 A                      | 24/11/2017          | CN 109155844 A          | 04/01/2019          |
|                                           |                     | EP 3459242 A1           | 27/03/2019          |
|                                           |                     | US 10275865 B2          | 30/04/2019          |
|                                           |                     | US 2017-0330312 A1      | 16/11/2017          |
|                                           |                     | WO 2017-200149 A1       | 23/11/2017          |
| KR 10-1633110 B1                          | 23/06/2016          | KR 10-2011-0061168 A    | 09/06/2011          |
| KR 10-2016-0017387 A                      | 16/02/2016          | US 2016-0042679 A1      | 11/02/2016          |
|                                           |                     | US 9830693 B2           | 28/11/2017          |
| KR 10-1448494 B1                          | 15/10/2014          | BR 112014008513 A2      | 18/04/2017          |
|                                           |                     | CN 103843032 A          | 04/06/2014          |
|                                           |                     | CN 103843032 B          | 20/04/2016          |
|                                           |                     | CN 105787908 A          | 20/07/2016          |
|                                           |                     | CN 105787909 A          | 20/07/2016          |
|                                           |                     | CN 105787909 B          | 20/07/2018          |
|                                           |                     | EP 2748792 A1           | 02/07/2014          |
|                                           |                     | EP 2748792 B1           | 21/12/2016          |
|                                           |                     | EP 3168809 A1           | 17/05/2017          |
|                                           |                     | HK 1221544 A1           | 02/06/2017          |
|                                           |                     | JP 2015-172956 A        | 01/10/2015          |
|                                           |                     | JP 2015-508589 A        | 19/03/2015          |
|                                           |                     | JP 2016-197430 A        | 24/11/2016          |
|                                           |                     | JP 5747136 B2           | 08/07/2015          |
|                                           |                     | JP 5965025 B2           | 03/08/2016          |
|                                           |                     | JP 6255063 B2           | 27/12/2017          |
|                                           |                     | KR 10-1970122 B1        | 19/04/2019          |
|                                           |                     | KR 10-2014-0038566 A    | 28/03/2014          |
|                                           |                     | KR 10-2015-0029606 A    | 18/03/2015          |
|                                           |                     | RU 2014114631 A         | 20/10/2015          |
|                                           |                     | RU 2580093 C2           | 10/04/2016          |
|                                           |                     | US 2015-0206295 A1      | 23/07/2015          |
|                                           |                     | US 2015-0249832 A1      | 03/09/2015          |
|                                           |                     | US 2016-0205405 A1      | 14/07/2016          |
|                                           |                     | US 9076224 B1           | 07/07/2015          |
|                                           |                     | US 9374589 B2           | 21/06/2016          |
|                                           |                     | US 9467704 B2           | 11/10/2016          |
|                                           |                     | WO 2014-025588 A1       | 13/02/2014          |

**A. 발명이 속하는 기술분류(국제특허분류(IPC))**

G09G 5/10(2006.01)i

**B. 조사된 분야**

조사된 최소문헌(국제특허분류를 기재)

G09G 5/10; G06T 5/00; G06T 5/40; G06T 9/00; G09G 3/32; H04N 5/57; H04N 9/64; H04N 9/69; H04N 9/71

조사된 기술분야에 속하는 최소문헌 이외의 문헌

한국등록실용신안공보 및 한국공개실용신안공보: 조사된 최소문헌란에 기재된 IPC

일본등록실용신안공보 및 일본공개실용신안공보: 조사된 최소문헌란에 기재된 IPC

국제조사에 이용된 전산 데이터베이스(데이터베이스의 명칭 및 검색어(해당하는 경우))

eKOMPASS(특허청 내부 검색시스템) &amp; 키워드: HVS 인지 정보(HVS recognition information), 최대 출력 휘도(peak output luminance), 휘도 값(luminance), 톤 맵핑 커브(tone mapping curve)

**C. 관련 문헌**

| 카테고리* | 인용문헌명 및 관련 구절(해당하는 경우)의 기재                                                                       | 관련 청구항 |
|-------|--------------------------------------------------------------------------------------------------|--------|
| A     | KR 10-2011-0048811 A (중앙대학교 산학협력단 등) 2011.05.12<br>단락 [0004]-[0006], [0022]-[0069]; 및 도면 4-6 참조. | 1-15   |
| A     | KR 10-2017-0129004 A (엘지전자 주식회사) 2017.11.24<br>단락 [0035]-[0072]; 청구항 1-10; 및 도면 2-6 참조.          | 1-15   |
| A     | KR 10-1633110 B1 (엘지디스플레이 주식회사) 2016.06.23<br>단락 [0023]-[0037]; 청구항 1; 및 도면 3-7 참조.              | 1-15   |
| A     | KR 10-2016-0017387 A (삼성디스플레이 주식회사) 2016.02.16<br>단락 [0031]-[0049]; 및 도면 2 참조.                   | 1-15   |
| A     | KR 10-1448494 B1 (돌비 레버러토리즈 라이쎄싱 코오폰레이션) 2014.10.15<br>단락 [0044]-[0046]; 및 도면 1b 참조.             | 1-15   |

☐ 추가 문헌이 C(계속)에 기재되어 있습니다.☒ 대응특허에 관한 별지를 참조하십시오.

\* 인용된 문헌의 특별 카테고리:

“A” 특별히 관련이 없는 것으로 보이는 일반적인 기술수준을 정의한 문헌

“T” 국제출원일 또는 우선일 후에 공개된 문헌으로, 출원과 상충하지 않으며 발명의 기초가 되는 원리나 이론을 이해하기 위해 인용된 문헌

“E” 국제출원일보다 빠른 출원일 또는 우선일을 가지나 국제출원일 이후에 공개된 선출원 또는 특허 문헌

“X” 특별한 관련이 있는 문헌. 해당 문헌 하나만으로 청구된 발명의 신규성 또는 진보성이 없는 것으로 본다.

“L” 우선권 주장에 의문을 제기하는 문헌 또는 다른 인용문헌의 공개일 또는 다른 특별한 이유(이유를 명시)를 밝히기 위하여 인용된 문헌

“Y” 특별한 관련이 있는 문헌. 해당 문헌이 하나 이상의 다른 문헌과 조합하는 경우로 그 조합이 당업자에게 자명한 경우 청구된 발명은 진보성이 없는 것으로 본다.

“O” 구두 개시, 사용, 전시 또는 기타 수단을 언급하고 있는 문헌

“&amp;” 동일한 대응특허문헌에 속하는 문헌

“P” 우선일 이후에 공개되었으나 국제출원일 이전에 공개된 문헌

국제조사의 실제 완료일

2019년 06월 10일 (10.06.2019)

국제조사보고서 발송일

2019년 06월 10일 (10.06.2019)

ISA/KR의 명칭 및 우편주소

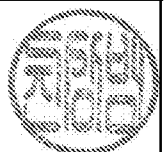
대한민국 특허청  
(35208) 대전광역시 서구 청사로 189,  
4동 (둔산동, 정부대전청사)

팩스 번호 +82-42-481-8578

심사관

진상범

전화번호 +82-42-481-8398



| 국제조사보고서에서<br>인용된 특허문헌 | 공개일        | 대응특허문헌               | 공개일        |
|-----------------------|------------|----------------------|------------|
| KR 10-2011-0048811 A  | 2011/05/12 | KR 10-1648762 B1     | 2016/08/18 |
| KR 10-2017-0129004 A  | 2017/11/24 | CN 109155844 A       | 2019/01/04 |
|                       |            | EP 3459242 A1        | 2019/03/27 |
|                       |            | US 10275865 B2       | 2019/04/30 |
|                       |            | US 2017-0330312 A1   | 2017/11/16 |
|                       |            | WO 2017-200149 A1    | 2017/11/23 |
| KR 10-1633110 B1      | 2016/06/23 | KR 10-2011-0061168 A | 2011/06/09 |
| KR 10-2016-0017387 A  | 2016/02/16 | US 2016-0042679 A1   | 2016/02/11 |
|                       |            | US 9830693 B2        | 2017/11/28 |
| KR 10-1448494 B1      | 2014/10/15 | BR 112014008513 A2   | 2017/04/18 |
|                       |            | CN 103843032 A       | 2014/06/04 |
|                       |            | CN 103843032 B       | 2016/04/20 |
|                       |            | CN 105787908 A       | 2016/07/20 |
|                       |            | CN 105787909 A       | 2016/07/20 |
|                       |            | CN 105787909 B       | 2018/07/20 |
|                       |            | EP 2748792 A1        | 2014/07/02 |
|                       |            | EP 2748792 B1        | 2016/12/21 |
|                       |            | EP 3168809 A1        | 2017/05/17 |
|                       |            | HK 1221544 A1        | 2017/06/02 |
|                       |            | JP 2015-172956 A     | 2015/10/01 |
|                       |            | JP 2015-508589 A     | 2015/03/19 |
|                       |            | JP 2016-197430 A     | 2016/11/24 |
|                       |            | JP 5747136 B2        | 2015/07/08 |
|                       |            | JP 5965025 B2        | 2016/08/03 |
|                       |            | JP 6255063 B2        | 2017/12/27 |
|                       |            | KR 10-1970122 B1     | 2019/04/19 |
|                       |            | KR 10-2014-0038566 A | 2014/03/28 |
|                       |            | KR 10-2015-0029606 A | 2015/03/18 |
|                       |            | RU 2014114631 A      | 2015/10/20 |
|                       |            | RU 2580093 C2        | 2016/04/10 |
|                       |            | US 2015-0206295 A1   | 2015/07/23 |
|                       |            | US 2015-0249832 A1   | 2015/09/03 |
|                       |            | US 2016-0205405 A1   | 2016/07/14 |
|                       |            | US 9076224 B1        | 2015/07/07 |
|                       |            | US 9374589 B2        | 2016/06/21 |
|                       |            | US 9467704 B2        | 2016/10/11 |
|                       |            | WO 2014-025588 A1    | 2014/02/13 |