

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第5702775号
(P5702775)

(45) 発行日 平成27年4月15日(2015.4.15)

(24) 登録日 平成27年2月27日(2015.2.27)

(51) Int.Cl.

G01S 7/02 (2006.01)
H01Q 3/30 (2006.01)

F 1

G01S 7/02
H01Q 3/30

F

請求項の数 21 (全 20 頁)

(21) 出願番号 特願2012-517981 (P2012-517981)
 (86) (22) 出願日 平成22年7月1日 (2010.7.1)
 (65) 公表番号 特表2012-531597 (P2012-531597A)
 (43) 公表日 平成24年12月10日 (2012.12.10)
 (86) 國際出願番号 PCT/AU2010/000839
 (87) 國際公開番号 WO2011/000049
 (87) 國際公開日 平成23年1月6日 (2011.1.6)
 審査請求日 平成25年7月1日 (2013.7.1)
 (31) 優先権主張番号 2009903063
 (32) 優先日 平成21年7月1日 (2009.7.1)
 (33) 優先権主張国 オーストラリア (AU)

(73) 特許権者 512001887
 ロケイタ コーポレイション プロプライ
 エタリー リミテッド
 オーストラリア 2603 オーストラリ
 アン キャピタル テリトリー キャンペ
 ラ グリフィス キャンペラ アベニュー
 111
 (74) 代理人 100092093
 弁理士 辻居 幸一
 (74) 代理人 100082005
 弁理士 熊倉 賢男
 (74) 代理人 100067013
 弁理士 大塚 文昭
 (74) 代理人 100086771
 弁理士 西島 孝喜

最終頁に続く

(54) 【発明の名称】ビームを形成するための方法及び装置

(57) 【特許請求の範囲】

【請求項 1】

アンテナ配列のビームを形成するためのデバイスであって、複数の空間的に分散された素子を有するアンテナ配列と、第1及び第2の状態の間で前記素子を選択的に切り換えるためのプロセッサであって、該第1の状態では、該素子が着信信号を受信するように構成され、該第2の状態では着信信号を受信しないように構成される前記プロセッサと、

前記アンテナ配列及び前記プロセッサと作動的に関連付けられた受信器であって、前記受信器は、基準信号を生成し、前記第1の状態に切り替えられている前記素子に実質的に同期して前記基準信号を修正し、混合信号を生成するために前記着信信号を前記修正された基準信号と混合し、かつ累積信号を生成するために積分期間にわたって該混合信号を合計し、該累積信号が該アンテナ配列の前記ビームの方向及び大きさを示すことができるよう構成された受信機と、

を含むことを特徴とするデバイス。

【請求項 2】

前記受信機は、前記基準信号を生成するように構成された相関器を有する少なくとも1つの受信チャンネルを含む、

ことを特徴とする請求項1に記載のデバイス。

【請求項 3】

前記基準信号の前記修正は、前記基準信号の位相及び/又は利得の選択的な操作を含む

ことを特徴とする請求項 1 又は 2 に記載のデバイス。

【請求項 4】

前記位相及び / 又は利得の前記操作は、前記基準信号への位相及び / 又は利得オフセットの適用を含み、

前記位相及び / 又は利得オフセットの値が、前記第 1 の状態に切り換える前記素子の 1 つに基づいて判断される、

ことを特徴とする請求項 3 に記載のデバイス。

【請求項 5】

前記相関器は、前記基準信号を合成するように構成された搬送波数値制御発振器 (NCO) を含むことを特徴とする請求項 2 に記載のデバイス。

10

【請求項 6】

前記プロセッサは、前記位相及び / 又は利得オフセットの前記値をリアルタイムで、又は前記プロセッサによってアクセス可能なデータベースに記憶された所定の値を検索することによって決定されることを特徴とする請求項 4 に記載のデバイス。

【請求項 7】

前記プロセッサは、前記素子の 1 つ又はそれよりも多くのいずれかを、所定のシーケンスで前記第 1 及び第 2 の状態間で選択的に切り換えるように構成されていることを特徴とする請求項 1 又は 2 に記載のデバイス。

【請求項 8】

前記所定のシーケンスは、1 つ又はそれよりも多くの前記素子が前記第 1 の状態に切り換えることを選択的に排除することを特徴とする請求項 7 に記載のデバイス。

20

【請求項 9】

前記受信機が、複数の受信チャンネルを含み、

各受信チャンネルが、少なくとも 1 つのビームを形成するように適応可能である、

ことを特徴とする請求項 1 又は 2 に記載のデバイス。

【請求項 10】

前記第 2 の状態に切り換えた素子が、相互結合の影響が改善されるように非共振性であるように構成されることを特徴とする請求項 1 又は 2 に記載のデバイス。

【請求項 11】

前記プロセッサが、前記基準信号の前記修正を遅延させて、前記実質的な同期が維持されるように前記着信信号の受信と該着信信号の混合との間に発生した伝播遅延に対処することを特徴とする請求項 1 又は 2 に記載のデバイス。

30

【請求項 12】

アンテナ配列のビームを形成する方法であって、

a) 空間的に分散されたアンテナ配列の素子を、該素子が着信信号を受信しないように構成される第 2 の状態から該素子が着信信号を受信するように構成される第 1 の状態に選択的に切り換える段階と、

b) 前記第 1 の状態に切り換えた前記素子を通じて前記着信信号を受信する段階と、

c) 基準信号を生成する段階と、

d) 前記第 1 の状態に切り換えた前記素子に実質的に同期して前記基準信号を修正する段階と、

e) 前記着信信号を前記修正された基準信号と混合して混合信号を作成する段階と、

f) 積分期間にわたって前記混合信号を累積し、前記アンテナ配列のビームの方向及び大きさを示す累積信号を作成する段階と、

を含むことを特徴とする方法。

40

【請求項 13】

前記基準信号は相関器で生成される、

ことを特徴とする請求項 12 に記載の方法。

【請求項 14】

50

前記基準信号の前記修正は、前記基準信号の位相及び／又は利得の選択的な操作を含むことを特徴とする請求項12又は13に記載の方法。

【請求項15】

前記基準信号の前記位相及び／又は利得の前記選択的な操作は、位相及び／又は利得オフセットの前記基準信号への適用を含み、

前記位相及び／又は利得オフセットの値が、前記第1の状態に切り換えられる前記素子の1つに基づいて判断される、

ことを特徴とする請求項14に記載の方法。

【請求項16】

前記位相及び／又は利得オフセットの前記値をリアルタイムで、又はデータベースに記憶された所定の値を検索することによって決定されることを特徴とする請求項15に記載の方法。 10

【請求項17】

前記素子の1つ又はそれよりも多くのいずれかは、所定のシーケンスで前記第1及び第2の状態間で選択的に切り換えられることを特徴とする請求項12又は13に記載の方法。 。

【請求項18】

前記素子のサブセットが、前記積分期間の持続時間全体にわたって前記第2の状態に切り換えられたままである請求項17に記載の方法。

【請求項19】

前記相関器は、搬送波数値制御発振器(NCO)で前記基準信号を生成することを特徴とする請求項13に記載の方法。 20

【請求項20】

前記方法は、前記アンテナ配列と作動的に関連して受信機によって実行され、

前記受信機が、複数の受信チャンネルを含み、

前記方法は、各受信チャンネルが、少なくとも1つのビームを形成するように適応させるステップを更に含む、

ことを特徴とする請求項12又は13に記載の方法。

【請求項21】

前記基準信号の前記修正が遅延させられて、前記実質的な同期が維持されるように前記着信信号の受信と該着信信号の混合との間に発生した伝播遅延に対処することを特徴とする請求項12又は13に記載の方法。 30

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、一般的に、位置決めシステムに関し、特に、位置決め信号を受信するためのサブシステムに関する。

【0002】

本発明は、多経路環境で位置決め信号を受信するためのビームを形成するために主に開発され、本出願に関連して以下に説明する。しかし、本発明は、この特定の使用分野に制限されないことは認められるであろう。 40

【背景技術】

【0003】

本明細書全体を通じた従来技術のいづれの説明も、これらの従来技術が広く公知であるか又は当分野における共通の一般的な知識の一部を形成することの承認として決して考えるべきではない。

【0004】

当業技術で公知のように、位置決め技術は、一般的に、信号ソースから受信側デバイスまで信号が行き来するのにかかる時間を測定することによって機能する。殆どの従来技術の用途では、この測定は、信号が送信された時間と、同じ信号を受信した時間とを比較す 50

ることによって行われる。G P Sのような一般的な位置決めシステムは、3つ又はそれよりも多くのこののような信号を使用し、三辺測量を使用して物体の位置を計算する。測定計算が時間依存であるので、ソース及び受信機の時計が適正に同期することを保証するために、第4の信号が一般的に必要とされる。

【0005】

多経路とは、位置決め信号が壁及び家具のような他の物体から反射される現象を指している。これは、特に、室内のような閉鎖された環境でよく見られるが、都市のような建物密集地域では大きな問題もある。簡単に言えば、反射された信号は、ソースから受信機まで行き来するのに長い時間を消費し、従って、測定の精度に影響を与える。また、受信機は、同じソースから発生して異なるタイミング情報を有する矛盾する信号を見る。一部の最新の受信機は、位置判断に使用する最も適切な信号を判断する試みで選択アルゴリズムを使用する。しかし、受信機は、一般的に、いずれの高い精度に対しても正しい位置決め信号から多経路信号を区別することができない。

【0006】

同じく当業技術で公知であるのは、ビームを誘導するために個々に制御することができるいくつかのアンテナ素子から構成される位相配列である。一般的な位相配列では、各素子で受信した信号は、個々に位相及び利得操作され、必要なビームの方向に依存して正確な操作が要求される。得られた各素子からの位相及び利得操作された信号は、次に、ビームの望ましい方向を取得するために合計される。

【0007】

今日、使用されている位相配列アンテナには以下の3つの主な形式がある。

- a) 固定ビーム形成、
- b) 連続ビーム形成、及び
- c) 同時ビーム形成。

【0008】

固定ビーム形成アンテナ配列は、素子間の固定位相関係を有し、単一の方向にそのビームを誘導することができるのみである。ビームの方向が固定されているので、このタイプのアンテナは、G P S用途における衛星のような位置決めシステムの移動信号ソースを追跡するために個々に使用することができない。固定ビーム形成アンテナは、ビームを送信ソースに向けるために何らかの機械的手段と共に使用する必要がある。機械的機器の長期使用に関連付けられる信頼性の問題を除いて、この機械的な動きは、ビームが指す方向によって調整する必要がある。これは、潜在的な誤差の付加的な原因を加える。

【0009】

連続ビーム形成位相配列アンテナは、各素子に取り付けられた個別の位相及び利得回路を使用し、複数の方向に連続的にビームを形成する。個別の回路が、各素子を個別に制御すべきであるので必要とされる。従って、各素子は、移相器、可変利得増幅器、及び関連の制御信号のような一連のその独自の電子機器へのアクセスを持たなくてはならない。必要な個別の回路の全てに対して生じる付加的なコスト、及び必要な精度によってこの回路を制御する際にもたらされる問題以外に、この方法は、一度に単一のビームを向けることができるだけであるので、位置決めシステムで使用される時に大幅に制約される。上述のように、G P Sのような位置決めシステムは、少なくとも3つの信号の追跡を必要とし、最も正確な結果を得るためにには、これらの信号を同時に追跡する必要がある。連続ビーム形成位相配列は、従って、同時に1つよりも多い信号を追跡することができないので、位置決めシステムにおける使用には適していない。

【0010】

同時ビーム形成位相配列アンテナも広く使用されている。従来の同時ビーム形成アンテナは、複数の方向に同時にビームを形成する複雑な回路を備えた素子の大きな配列を使用する。これらの配列は、各素子に対するR Fフロントエンド及びアナログ - デジタル変換器、及び素子信号の全てを互いに結合するためのベースバンドのデジタル論理の非常に複雑な配列を必要とする。このような配列のサイズ、電力消費、及びコストは、例えば軍事

10

20

30

40

50

用途における典型的に数百の素子を使用する非常に大きな設置にその使用を制限している。これらのシステムのサイズ、複雑さ、電力消費、及びコストは、位置決めシステムでのこれらのシステムの使用を不適切なものにしているのは明らかである。

【0011】

更に、干渉技術を使用する位置決めシステムでは、従来の同時ビーム形成アンテナ配列の大規模な並行処理によってもたらされるいすれのラインバイアス又はグループ遅延も許容できない。これらの誤差の全ては、センチメートル位置決め精度を達成するためには、システムから推定して較正すべきである。これは、これらのバイアスが回路温度、電圧、及び構成要素の公差と共に変化することになるので、重要な問題である。ここでもまた、これは、従来の同時ビーム形成アンテナ配列を高精度位置決めシステムでの使用に不適切なものにする。

10

【発明の概要】

【発明が解決しようとする課題】

【0012】

従来技術の欠点の少なくとも1つを克服又は改善するか、又は有用な代替物を提供することが本発明の目的である。

【0013】

複数のビームを同時に作成することが、本発明の更に別の目的である。

【0014】

複数のビームを同時に形成するために単一のRFフロントエンドを使用することが、本発明の更に別の目的である。

20

【0015】

比較的大きな数の素子（一般的に32より多い素子）を使用して比較的狭いビームを形成し、一方で電子的な複雑さを最小にすることが、本発明の更に別の目的である。

【0016】

電力消費、コスト、及び複雑さを低減するために標準的な位置決め受信機構成要素／論理ブロックを再使用することが、本発明の更に別の目的である。

【0017】

位置決めシステムに対して比較的大きな数の素子（一般的には32より多くの素子）を使用して異なる方向に複数のビームを同時に形成し、一方で複雑な回路及び較正に対する必要性を不要にする方法を提供することが、本発明の更に別の目的である。

30

【課題を解決するための手段】

【0018】

本発明の態様により、アンテナ配列のビームを形成するためのデバイスを提供し、デバイスは、複数の空間的に分散された素子を有するアンテナ配列と、第1及び第2の状態の間で素子を選択的に切り換えるためのプロセッサであって、第1の状態では、素子が着信信号を受信するように構成されるプロセッサと、アンテナ配列と作動的に関連付けられ、かつ基準信号を生成し、混合信号を生成するために着信信号を修正された基準信号と混合し、かつ累積信号を生成するために所定の期間にわたって混合信号を合計するためにプロセッサと作動的に関連付けられた受信機であって、基準信号が、累積信号がアンテナ配列のビームの方向及び大きさを示すことができるよう受信信号と混合される前に修正される受信機とを含む。

40

【0019】

好ましくは、受信機は、相関器を有する少なくとも1つの受信チャンネルを含み、アンテナ配列との作動的関連付けは、相関器によって提供される。アンテナ配列と相関器間の作動的関連付けは、第1の状態に切り換えられる素子に実質的に同期して基準信号の位相及び／又は利得を選択的に操作することによって提供されることが好ましい。位相及び／又は利得の操作は、基準信号に位相及び／又は利得オフセットをそれぞれ適用することによって達成されるのが好ましく、位相及び／又は利得オフセットの値は、第1の状態に切り換えられる素子の1つに基づいて判断される。

50

【0020】

好ましくは、相関器は、搬送波数値制御発振器（NCO）を含み、基準信号は、搬送波NCOにおいて合成される。

【0021】

位相及び／又は利得オフセットの値は、一実施形態では、リアルタイムでプロセッサによって判断される。代替的に、位相及び／又は利得オフセットの値は、プロセッサによってアクセス可能なデータベースに記憶された所定の値を検索することによって判断される。

【0022】

第1の状態では、素子がアクティブであり、第2の状態では、素子が非アクティブであることが好ましい。素子は、所定のシーケンスで第1及び第2の状態間で切り換えられることが好ましい。所定のシーケンスは、1つ又はそれよりも多くの素子が第1の状態に切り換えられることを選択的に排除することが好ましい。 10

【0023】

アンテナ配列の構成は、積分期間の持続時間全体にわたって1つ又はそれよりも多くの素子を第2の状態に切り換えることによって動的に調節可能であることが好ましい。

【0024】

素子は、小積分期間にわたって第1の状態に切り換えられるのが好ましく、小積分期間は、所定の積分期間よりも短い。

【0025】

所定の積分期間は、複数のビーム形成スロット（B-スロット）を含むことが好ましい。素子は、Bスロットの持続時間全体にわたって第1の状態に切り換えられることが好ましい。 20

【0026】

一実施形態では、各Bスロットは、着信信号を記憶するためにそれぞれの累積器にアクセスするように構成され、各それぞれの累積器は、混合信号を生成するために修正された基準信号と混合される。

【0027】

積分期間内の各Bスロットは、1つ又はそれよりも多くの素子が第1の状態に切り換えられることを選択的に排除されるように動的に調節可能であることが好ましい。 30

【0028】

素子は、デバイスが1つ又はそれよりも多くの次元でビームを形成することができるよう、3次元構成で空間的に分散されることが好ましい。

【0029】

各受信機は、複数の受信チャネルを含み、各受信チャネルは、少なくとも1つのビームを形成するように適応可能であることが好ましい。

【0030】

第2の状態に切り換えられた素子は、相互結合の影響が改善されるように、非共振性であるように構成されることが好ましい。

【0031】

伝播遅延は、着信信号の受信と着信信号の混合との間に発生し、伝播遅延は、好ましくは、基準信号の修正の遅延によって対処される。

【0032】

本発明の態様により、アンテナ配列のビームを形成する方法を提供し、本方法は、a) 第2の状態から、素子が着信信号をサンプリングするように構成される第1の状態に空間的に分散されたアンテナ配列の素子を選択的に切り換える段階と、b) 第1の状態に切り換えた素子で着信信号を受信する段階と、c) 相関器において着信信号との相関のための基準信号を生成する段階と、d) 第1の状態に切り換えた素子に実質的に同期して、修正された基準信号を生成するために基準信号に所定のオフセットを適用する段階と、e) 混合信号を作成するために着信信号を修正された基準信号と混合する段階と、f) 50

アンテナ配列のビームの方向及び大きさを示すことができる累積信号を作成するために積分期間にわたって混合信号を累積する段階とを含む。

【0033】

ここで、本発明の好ましい実施形態を一例として添付の図面を参照して以下に説明する。

【図面の簡単な説明】

【0034】

【図1】本発明の1つの態様により位置決め受信機に結合されたアンテナ配列を示す概略図である。

【図2】Bスロットと積分期間の間の関係を示すタイミング図である。

10

【図3】本発明の1つの態様によりビームを形成することに關わる段階を示す流れ図である。

【図4】本発明の1つに態様による修正された相関器を示す概略図である。

【図5a】本発明の1つの態様による2アンテナ配列を示す概略図である。

【図5b】本発明の1つの態様による2アンテナ配列を示す概略図である。

【発明を実施するための形態】

【0035】

システムの概要

本発明により、着信位置決め信号の方向にアンテナ配列のビームを形成するためのデバイス及び方法を提供する。位置決め信号のソースの方向が事前に判断されているので、アンテナ配列のビームは、着信位置決め信号の方向に形成され、その着信位置決め信号の利得を最大にし、同時に他の方向からの信号を減衰し、それによって多経路のあらゆる好ましくない影響も軽減する。

20

【0036】

図1を参照すると、アンテナ配列におけるビームを形成するためのデバイス102は、複数の空間的に分散された素子106を有するアンテナ配列104を含む。プロセッサ108は、スイッチ110を通じて所定のパターンで第1及び第2の状態間で素子106を選択的に切り換えるためにアンテナ配列104に結合され、第1の状態では、素子は、着信位置決め信号を受信するように構成され、第2の状態では、素子は、着信位置決め信号を受信しないように構成される。

30

【0037】

位置決め受信機は、アンテナ配列及び基準信号を生成するためのプロセッサと作動的に関連付けられており、そのそれぞれの第1の状態に切り換えられる各素子と実質的に同期して基準信号の位相及び/又は利得を選択的に操作することによって提供される。これは、修正された基準信号を作成し、これは、次に、受信した位置決め信号と混合されて混合信号を作成する。この混合信号は、次に、累積信号がアンテナ配列のビームの方向及び大きさを示すことができるよう所定の積分期間にわたって累積される。

【0038】

一実施形態では、個別の構成要素/論理ブロックが、混合器、発振器、及び累積器を利用する回路で使用され、次の処理のために位置決め受信機に渡す前に必要な累積信号を生成する。

40

【0039】

しかし、好ましい実施形態は、図4に示すように、本発明のビーム形成方法を標準的な位置決め受信機に組み込むことである。これは、本発明によるビーム形成のための必要な回路の殆どが、既に標準的な位置決め受信機アーキテクチャの一部であり、同時ビームの形成を可能にするための軽微な修正を必要とするのみであるからである。当業者が理解するように、相関器において実施されるこの必要な回路は、混合器、発振器、及び累積器を含む。相関器のこれらの構成要素は、個別の構成要素の代わりに利用することができる。これは、コスト及び電力節約の恩典、並びに受信機デバイスの小型化、統合、及び可搬性における付加的な恩典を提供する。

50

【0040】

図1を再度参照すると、位置決めシステムで使用される位置決め受信機114が、好みの実施形態に従って示されている。位置決め受信機114は、アンテナ配列104及びプロセッサ118に作動的に関連付けられた少なくとも1つの相関器118を有する少なくとも1つの受信チャンネル116を含む既存の構成要素を使用する。各相関器118は、基準信号を生成するための搬送波数値制御発振器(NCO)を組み込んでいる。この基準信号は、その第1の状態に切り換える各素子と実質的に同期してプロセッサ108によって修正されたその位相及び/又は利得を有することができ、従って、修正された基準信号を作成する。受信した位置決め信号は、続いて、混合信号を作成するために、この修正された基準信号と混合される。次に、この混合信号は、標準的な相関器処理により符号NCO基準信号と混合され、続いて累積信号を作成するために所定の積分期間にわたって累積される。得られる累積信号は、従って、アンテナ配列104からの相関器118内で形成されたビーム122の方向及び大きさを示すことができる。各々の所定の積分期間の終わりに、相関器ロックループが、位相及び/又は利得操作によって運動を受けない通常の相関器作動に従って作動する。

【0041】

基準信号の修正

基準信号が搬送波NCOによって合成された後、基準信号は、第1の状態に切り換える素子に実質的に同期して基準信号の位相及び/又は利得を選択的に操作することによって修正される。特に、位相及び/又は利得の操作は、位相及び/又は利得オフセットを基準信号に適用することによって達成され、ここで位相及び/又は利得オフセットの値は、第1の状態に切り換えるそれぞれの素子及びビームが形成される必要な方向に基づいて判断される。

【0042】

アンテナ配列104は、相関器回路内のそれぞれの位相及び/又は利得オフセットの挿入を通じて相関器118に作動的に関連付けられる。相関器の作動及び位相及び利得オフセットの挿入は、図4に関して以下に更に詳しく説明する。

【0043】

実施形態では、位相及び/又は利得オフセットの値は、プロセッサによってアクセス可能なデータベース120に記憶されている所定の値を検索することによって判断される。以下の例示的な実施例に示されている表のようなオフセット表が、データベース120に記憶され、プロセッサ108によって選択的にアクセス可能である。所定のオフセット値の記憶されたデータベースが好みの方法であるが、他の実施形態では、位相及び/又は利得オフセットは、プロセッサ108によってリアルタイムで計算されることが当業者によって理解されるであろう。

【0044】

アンテナ素子

図1に示す実施形態では、パッチ素子が 3×3 配列で示されている。しかし、他の実施形態では、単極、双極、又は他の適切なアンテナ素子が利用されることとは当業者によって理解されるであろう。本明細書における開示は、多次元を有するアンテナ配列で配置されるアンテナ素子に等しく適用されることが更に理解されるであろう。実際に、多くの実用的な応用において、アンテナ素子は、3次元形状で空間的に分散される。

【0045】

この明細書及び特許請求の範囲全体を通して、「第1の」状態は、素子がアクティブであることを示し、「第2の」状態は、素子が非アクティブであることを示している。非アクティブ状態の実際の実施では、共振又は相互結合の影響を軽減するために素子を非共振性にすることに重点を置くことにより、使用される素子のタイプに依存して変化する。例えば、1/4 単極素子は、パッチ素子が第2の状態で接地に切り換えられている間は第2の状態で開に切り換えられる。一部の実施形態では、スイッチはまた、第2の状態における50のような抵抗への接続を提供する。無効負荷のような他の条件に切り換えるこ

とも第2の状態で可能であることが当業者によって理解されるであろう。

【0046】

ビーム形成スロット

好ましい実施形態では、一度に1つの素子106だけが、所定の積分期間中に第1の状態にあり、一方で全ての他の素子が第2の状態にある。すなわち、形成された各ビームに対して、1つの素子106だけが、積分期間内のいずれの瞬間にも着信信号を受信することができる。各素子106は、所定の積分期間よりも短いいわゆる小積分期間にわたって第1の状態に切り換えられる。一実施形態では、これらの小積分期間は、「ビーム形成スロット」(Bスロット)として公知である。

【0047】

10

Bスロットと積分期間の関係は、図2に詳しく示されている。図2の実施例では、Bスロット202は、各々が長さ $1\mu s$ であり、積分期間は $N\mu s$ 長である。本質的に、積分期間の長さは、いずれかの等しい長さのBスロットに単純に分割される。Bスロットは、従って、単に、第1の状態に切り換えられる関連の素子が着信位置決め信号を受信する期間である。

【0048】

20

一実施形態では、素子106は、Bスロットに動的に割り当てられる。以下に説明するライトサイド走査モード作動のようなある一定の用途では、アンテナ配列における素子の部分集合だけがビームを形成するのに必要とされる。これは、信号がこれらの素子から受信されず、従って、累積されないように、積分期間の持続時間全体にわたって第2の状態に切り換えられたままにするように不要な素子を設定することによって達成することができる。代替的に、Bスロットの長さは、延長することができ、それによって素子の部分集合のみがBスロットを割り当てられ、従って、素子のその部分集合から受信した信号だけが累積される。

【0049】

しかし、別の実施形態では、必要なBスロットの最小数は、アンテナ配列104において空間的に分散されている素子106の数に対応する。例えば、アンテナ配列が2つの素子だけを含む実施では、必要なBスロットの最小数は2である。各素子106は、その割り当てられたBスロットの持続時間全体にわたって第1の状態に切り換えられる。

【0050】

30

更に別の実施形態では、10の素子が、アンテナ配列で空間的に分散され、10のBスロットが各素子に対して1つ提供される。標準的なGPS受信機の一般的な積分期間である $1000\mu s$ の積分期間を使用して、素子は、所定の方式(連続的に又は疑似ランダムに)で各々 $100\mu s$ の期間にわたって第1の状態に切り換えられる。第1の素子が第1の状態に切り換えられた時に、プロセッサはまた、位置決め受信機によって必要な配列内の第1の素子の位置及びビームの方向に対応する基準信号に適用する必要がある位相及び/又は利得オフセットを判断し、かつオフセットを第1の割り当てられたBスロットの持続時間全体にわたって基準信号に適用する。次の $100\mu s$ Bスロットでは、第1の素子及び他の素子の全てがその第2の状態に切り換えられている間、第2の素子が第1の状態に切り換えられる。また、プロセッサは、位置決め受信機によって必要な配列内の第2の素子の位置及びビームの方向に対応する位相及び/又は利得オフセットを判断し、第2のBスロットの持続時間全体にわたって対してその位相及び/又は利得オフセットを適用する。連続的なスイッチング方式を使用するこの実施例では、他の素子が、その積分期間内に次のBスロットに対してその第2の状態などに切り換えられる間、第3の素子は、第3のBスロットで第1の状態に切り換えられる。 $1000\mu s$ 積分期間の終了時に、全ての10の $100\mu s$ Bスロットが、必要な位相及び/又は利得オフセットによって累積されることになり、位置決め受信機によって必要なビームを生成する。

【0051】

アンテナ配列104における個々の素子106は、第1の状態に切り換えられた時だけ受信機にアクセス可能である。形成されるビームの方向が推測的に既知であるので、素子

40

50

は、必要な方向にビームを形成するために、基準信号の位相及び／又は利得の適切な操作に実質的に同期して第1の状態に切り換えなくてはならないことになる。また、割り当てられたBスロットの全ての恩典を得るために、割り当てられたBスロットの全てを通して位相及び／又は利得操作を基準信号に適用しなくてはならないことになる。

【0052】

ビーム形成方法

本明細書に開示するデバイスを使用してビームを形成するための以下の段階は、図3の流れ図に示されている。用いられる段階の説明を以下に提供する。

a) 段階301で、アンテナ配列に空間的に分散された素子の1つが選択され、第1Bスロットで第1の状態に切り換えられる。 10

b) 段階302で、段階301で第1の状態に切り換えられた素子が着信信号を受信する。

c) 段階304で、着信信号は、アンテナ配列のRFフロントエンドでサンプリングされる。

d) 段階308で、内部基準信号が、着信信号と混合するために相関器において生成される。

e) 段階310で、所定のオフセットが、段階302と実質的に同期して基準信号に適用され、修正された基準信号を作成する。

f) 段階312で、修正された基準信号が、受信した信号と混合され、混合信号を作成する。 20

g) 段階314で、混合信号が、累積信号を作成するために累積器に累積される。

h) 段階306で、選択された素子が、第2の状態に切り換えられ、次の素子が、次のBスロットで第1の状態に切り換えられ、処理は、再度段階301から開始される。

i) 段階316で、積分期間の終わりにBスロット全てと一緒に累積した後、ビームが、Bスロット信号全ての値に基づいて累積器で形成される。

j) 段階318で、搬送波及び符号ロックループが、累積されたBスロット信号を使用して更新される。

【0053】

相関器の作動

GPS位置受信機は、一般的に、内部で生成された基準信号と着信位置決め信号を相関付けるために、相関器と呼ぶ論理ブロックを使用する。図4を参照すると、相関器118では、着信位置決め信号が、2つの内部で生成された基準信号と混合される。第1の基準信号は、搬送波NCO408によって生成された搬送波基準信号である。搬送波基準信号を着信位置決め信号と混合することで、搬送波基準信号と着信信号間の位相及び周波数の差を表す誤差信号を生成する。第2の基準信号は、この実施形態では符号NCO416によって生成された符号基準信号である。着信位置決め信号が搬送波基準信号と混合された状態で、着信位置決め信号は、符号基準信号と混合され、符号基準信号と着信位置決め信号間の時間遅延を表す誤差信号を生成する。 30

【0054】

簡単にするために、図4は、位置決め受信機の单一の受信チャンネルだけを示している。しかし、当業者は、最新の受信機が、1つよりも多い相関器を各チャンネルが一般的に含む单一の受信チャンネルよりも多い受信チャンネルを一般的に含むことを理解するであろう。 40

【0055】

図4では、着信位置決め信号が、入力402で受信され、混合器404及び406で着信信号を基準搬送波信号と混合することにより搬送波成分を剥ぎ取り、同相(I)及び4相(Q)サンプルデータを生成する。基準搬送波信号は、搬送波NCO408及び離散正弦及び余弦マッピング関数410及び412それぞれで合成される。この剥ぎ取り処理は、図のようにI及びQ信号を生成する。作動において、搬送波NCOは、搬送波ロックループ414によって制御される。搬送波ロックループの目的は、基準信号と着信位置信号 50

間の位相誤差をゼロに又はできるだけゼロの近くに維持することである。位相誤差がゼロである時に、信号は、「位相ロック」であるといわれ、I信号は、Q信号が実質的にゼロである間は最大である。この作動はまた、「位相ロックループ」(PLL)作動と呼ばれる。

【0056】

次に、I及びQ信号は、この実施形態では符号NCO416で合成される基準符号信号に相関付けられる。簡単にするために、1つの基準符号信号だけがこの実施形態では合成される。しかし、当業者は、殆どの位置決め受信機で、1つよりも多い符号基準信号が合成されることを理解するであろう。例えば、1つの用途では、早期、プロンプト、及び後の信号である3つの符号基準信号は、I及びQ信号によってそれぞれ合成され、別々に相関付けられる。

10

【0057】

相関器118は、内部で合成された符号基準信号を混合器418及び420において着信I及びQ信号と混合する。作動において、符号NCO416は、符号ロックループ426によって制御される。符号ロックループの目的は、内部で生成された符号基準信号と着信符号位置決め信号間の時間誤差をゼロに又はできるだけゼロの近くに維持することである。時間誤差がゼロである時に、信号は「符号ロック」されていると呼ぶ。この作動はまた、「遅延ロックループ」(DLL)作動と呼ばれる。

【0058】

すなわち、符号ロックループ426の作動は、搬送波ロックループ414に類似している。基準信号符号位相が着信位置決め信号符号位相に完全に整合している時に、最大相関が達成される。

20

【0059】

次に、得られる混合信号は、積分期間にわたって累積器422及び424で積分され、ループ作動を追跡するためのプロセッサによって引き続きアクセスされるI_p及びQ_p信号を提供する。

【0060】

積分期間は、受信した信号が累積される時間の長さを示し、従来、衛星の疑似ランダム符号ノイズ長又はその倍数に基づいて判断される。GPSでは、この符号期間は1msであり、従って、受信機における積分期間も、1ms又はそれよりも長く設定される場合が多い。

30

【0061】

位相及び/又は利得オフセット

好ましい実施形態では、着信位置決め信号の位相及び/又は利得を操作するための位相及び/又は利得オフセットは、搬送波基準信号が搬送波NCO408によって合成された後でかつ合成された搬送波基準信号が着信位置決め信号の搬送波成分と混合される前にポイント428で挿入され、搬送波ロックループ414を完了する。この好ましい実施形態では、位相オフセットは、基準信号と合計され、利得オフセットは、基準信号によって乗算される。着信位置決め信号の操作は、相関器の積分期間内に合成された搬送波基準信号を修正することによって達成され、従って、搬送波NCO408又は搬送波ロックループ414の通常の作動に干渉しない。次に、修正された基準信号は、通常の方法で着信位置決め信号と混合され、混合信号は、累積信号を作成するために積分期間にわたって累積器で積分される。

40

【0062】

当業者によって公知の通り、波形の積分は、単に、所定の期間、この場合は積分期間にわたるその波形のサンプルの合計である。従って、得られる混合信号の積分(着信信号と基準信号を混合して得られる)は、単に、上述の一実施形態では1msの積分期間である期間にわたるその信号のサンプルの合計である。

【0063】

一実施形態では、着信位置決め信号は、RFフロントエンドを通じて75MHzの速度

50

でサンプリングされ、次に、サンプルは、同じく 75 MHz で合成された修正された基準信号と混合される。この結果、積分期間が 10 の B スロットから構成される 1 ms である仮定のシステムでは、各 B スロットは、持続時間が 100 μs であり、従って、着信位置決め信号の 7,500 サンプルを含む。これらの 7,500 サンプルの各々の 1 つは、修正された基準信号と連続的に混合され、混合信号を形成する。修正された基準信号は、基準信号に適用される位相及び / 又は利得オフセットに基づいており、基準信号は、相関器の搬送波 NCO によって生成される。特に、第 1 の状態にあるアンテナ素子に同期化されている着信位置決め信号の 7,500 サンプルの各ブロックに対して、基準信号は、位相及び / 又は利得オフセットを搬送波 NCO の出力に適用することによって修正される。次に、この修正された出力は、着信位置決め信号サンプルによって乗算される（混合される）。次に、これらの混合信号は、通常の相関器作動に従って符号 NCO 混合器を通過し、次に、累積信号を形成するために累積器で合計される。従って、1 ms の全積分期間にわたって、75,000 サンプルが、各々 7,500 の修正サンプルの 10 B スロットブロックを組み込んで累積器で合計されて記憶される。換言すると、これらの 10 の B スロットは、7,500 修正サンプルを含み、その各々は、累積処理で互いに合計され、従って、積分期間の終わりの 75,000 累積サンプルは、必要なビームを表している。10

【 0064 】

位相及び / 又は利得操作が基準信号に適切に適用され、それぞれの素子から受信した信号と混合された状態で、次に、得られる混合信号は、累積器で結合され（合計処理）、相関器において必要なビームを形成する累積信号を作成する。この累積信号は、次に、上述の通常の PLL 作動により相関器において処理される。搬送波 NCO 408 によって合成された搬送波基準信号は、積分期間中は変化しないが、各積分期間の最後に搬送波ロックループ 414 によってのみ更新される。従って、積分期間内の基準信号の修正は、PLL 又は DLL によって検出することができない。PLL 及び DLL は、起こっている操作に気付かず、通常通りに作動する。20

【 0065 】

説明する実施形態を通して、従来の相関器の使用は、相関器チャンネル当たりの固有のビームの方向及び幅を制御するように適応可能であり、それによって複数の同時ビームを形成することができる。形成することができるビームの数は、利用可能な相関器チャンネルの数に等しい。これは、相関器が信号を混合及び積分するための論理を既に収容するためであり、これらは、単に、相関付けること以外の使用に適応されている。30

【 0066 】

上述の実施形態は、相関器回路においてポイント 428 で利得及び位相の両方にオフセットを適用するが、他の実施形態では、利得オフセットを適用するための付加的な乗算器が、回路の他の部分に提供される。例えば、乗算器は、搬送波 NCO 混合器と符号 NCO 混合器間の同相及び 4 相経路に追加することができ、利得操作を提供する。同様に、位相オフセットはまた、相関器回路の他の部分で適用することができる。例えば、位相オフセットは、符号 NCO の出力に追加することができる。

【 0067 】

好ましい実施形態では、あらゆる所定の方向にビームを形成するための位相及び / 又は利得オフセットが事前に判断されており、データベース 120 に記憶され、プロセッサ 108 によってアクセス可能である。オフセットデータのフォーマットは、オフセット表のような多くの形式を取ることができる。プロセッサ 108 は、要求されたビームの方向を判断し、必要な方向にビームを形成するために積分期間にわたって各 B スロットにおける各素子に対する正確な位相及び / 又は利得オフセットを得るためにデータベース 120 にアクセスし、ポイント 428 で必要なオフセットを挿入し、それによってビーム（図 1 の 122）が、適切な着信位置決め信号の方向に形成される。説明するように、位相及び / 又は利得オフセットを取得及び挿入する段階は、位相及び / 又は利得が積分期間にわたって正確に操作されるように、第 1 の状態へのそれぞれの素子の切り換えに実質的に同期すべきである。40

【0068】

一実施形態では、アンテナ配列は、128の素子を有する。従って、各方向は、オフセット表で128の位相及び128の利得エントリを有する。例えば、ビームを北に向ける必要がある場合、プロセッサは、北への表エントリをルックアップし、積分期間にわたるその方向への128位相及び128利得エントリの各々を段階的に通過し、ビームを北に向ける。この実施形態では、各方向が128位相及び128利得エントリを有する2048方向にビームを向けることができる。勿論、他の実施形態では、より多くの方向が実行される。この理由のために、処理のオーバヘッドを軽くするために、位相及び/又は利得オフセット値を表形式で提供することが好ましい。

【0069】

10

上述の段落に示す実施形態は、これが必要な処理機能を最小限にすることで好ましい。しかし、当業者は、特にマイクロプロセッサ技術における最近の進歩を考えると、オフセットが要求されるのでかつその時に、位相及び/又は利得オフセットを計算するようにプロセッサ108を構成することができることを理解するであろう。

【0070】

本発明の物理的な実施では、各素子は、それぞれのスイッチに送信回線124によって接続され、それぞれのスイッチは、次に、少なくとも1つの相関器にダウンコンバートされかつ送信されることになる単一のRFフロントエンド126にフィードする。好ましい実施形態では、素子とスイッチを相互結合する送信回線は、等しい長さであり、受信した信号がアンテナ配列フィードシステムを通じて位相干渉性であるようにすることに注意すべきである。しかし、他の実施形態では、送信回線の長さの違いは、位相及び/又は利得オフセットを適用する時に考慮に入れられて補正される。

20

【0071】

アンテナ配列104と受信チャンネル116間の相互結合、並びにRFフロントエンド126、相関器118に含まれる電子機器、及び実際のスイッチ110自体は、必ず遅延を引き起こすことになる。一実施形態では、この遅延は、約950nsであると測定されるが、勿論、当業者は、遅延の長さが、選択されたハードウェアに依存して変わることを理解するであろう。従って、相関器における位相及び/又は利得操作の作動は、この遅延を考慮に入れなくてはならないので、第1の状態への素子の切り換えと同時に実行することはできない。すなわち、相関器における位相及び/又は利得の操作は、この実施形態では950nsまで遅らせなくてはならない。

30

【0072】

他の実施形態では、各アンテナ配列は、100μsの領域の積分期間に60を超える素子を収容する。このような実施形態では、Bスロットの期間は、僅かに1μs又は2μsの領域である。従って、実質的に1μsである950nsの遅延は重大であり、考慮に入れなくてはならない。

【0073】

アンテナ配列が収容する素子の数は、狭いビームを形成するための1つの基準である。他の等しく重要な基準は、オフセット表の分解能及び素子の物理的間隔を含む。各方向に対して、各素子は、位相及び/又は利得に対する関連付けられたオフセットを持たなくてはならない。例えば、60素子を有する実施形態では、ビームが形成される各方向に対する表エントリは、記録された60利得オフセット及び60位相オフセットを持たなくてはならない。

40

【0074】

素子の物理的分離も、素子間の位相差を作成するのに重要である。実質的に、素子の物理的分離により、本質的に異なる位相を有する位置決め信号を受信することができる。素子間の2分の1波長分離は、最小格子ローブを有する最大の位相整合を提供する。例えば、上述のように修正された基準信号と混合することによるこれらの位相の操作により、ビームを必要な方向に形成することができる。

【0075】

50

特に好ましい実施形態では、素子 106 は、デバイスが 2 つよりも多い次元でビームを形成することができるよう、2 つよりも多い次元の構成で空間的に分散される。大体において、ビームを形成することができる方向は、使用される素子に依存する。例えば、パッチ素子から構成される平面配列は、半球状にビームを形成することができ、単極から構成される平面配列は、平面でビームを形成することができることになる。

【0076】

ライトサイド走査モード対全走査モード

以上の説明から、パッチ素子から構成される少なくとも 2 つの平面配列は、半球状ビームを接合して球状にビームを形成するように配置することができるようになる。従って、この構成では、あらゆる方向にビームを形成することができる。

10

【0077】

全走査モードでは、全ての素子が、積分期間内に少なくとも一度第 1 及び第 2 の状態間で切り換えられる。すなわち、配列の素子の全てが、各積分期間内で少なくとも一度着信信号を受信する。全走査モードは、どのくらいの数の相関器チャンネルが利用可能であるかに依存して、多くの異なる方向に同時にビームを形成することができる全体的な柔軟性を提供する。

【0078】

しかし、信号が「ライトサイド」と呼ぶ 3 次元アンテナ配列の 1 つの側だけに照射した時に、「ダークサイド」と呼ぶアンテナ配列の他方の側から受信した情報は、潜在的に小さな値になる。この状況は、送信機が地平線に一般的に分散されている地上位置決めシステムで頻繁に発生する。この場合、ダークサイド素子は、ブランクにされており（すなわち、これらの素子における利得はゼロに設定される）、ライトサイド素子だけが使用される。これは、配列の相関負荷サイクルを 50 % だけ効率的に低減し、アンテナ配列の相関利得の半分が浪費されることを意味する。比較的小さなエリアに跨る位置決めシステムでは、送信された信号の信号電力が比較的高いので、アンテナからの相関利得のこの損失は許容できる。従って、最適な柔軟性のために最大相関利得を交換取引することができる小さなエリアのシステムでは、全走査モードが好ましい。

20

【0079】

しかし、信号がより遠くの距離にわたって送信される大きな地理的エリアでは、相関利得は、益々重要になる。このような場合、アンテナの相関利得を増すための 1 つの方法は、ライトサイド走査モードで作動することである。このモードでは、ライトサイドにおける素子は、動的に一緒にグループ分けされ、そのそれぞれの B スロット持続時間が増え、それによってライトサイド素子だけが、積分期間内に累積される。これは、相関負荷サイクルにおける増加、及び従って相関利得における全体的な増加をもたらす。

30

【0080】

例示的な実施形態

例示的な目的のために、ここで、本発明を最も単純なアンテナ配列、すなわち、図 5 a 及び 5 b に示すように 2 つの素子だけを有する配列を使用して以下に説明する。しかし、当業者は、本明細書の教示を付加的な発明的機能なしに多次元形状で空間的に分散された多くの素子を有するアンテナ配列に適応させることができるであろう。

40

【0081】

この例示的な実施形態では、素子 502 及び 504 は、1 / 4 波長単極である。2 つの素子は、互いに空間的に離れて 1 / 2 波長で配置され、信号は、各素子で受信される。2 つの素子が互いに合計された時に、素子の 2 次元上面図から見て 8 の字のビームパターンが図 5 a に示すように形成されるように、素子のそれぞれの全方向利得パターンが結合される。この構成では、素子 502 及び 504 のプロードサイド方向からの着信位置決め信号は、同相であり、従って、增幅され、一方、素子のエンド - ファイヤ方向からの信号は、位相不一致であり、従って、相殺される。

【0082】

位相操作

50

本発明では、最大利得が図 5 b に示すようにエンド - ファイヤ方向に向くように、90°だけ 8 の字を回転させることができる。これは、位置受信機の積分期間内に素子 502 及び素子 504 の位相及び / 又は利得操作することによって達成される。素子 502 及び素子 504 の各々は、スイッチに接続され、それによってあらゆる素子を第 1 及び第 2 の状態間で切り換えることができ、信号の合計が行われる積分期間は、2 つの B スロットに分けられる。

【 0083 】

素子 502 及び 504 間の位相分離が既知であるので、エンド - ファイヤ方向からの着信波が、破壊的ではなく構成的に合計されるように、素子の 1 つの位相を操作することができる。この場合、素子は 1 / 2 波長離れているので、素子 504 で必要な位相操作は 180° である。各方向に対して必要な位相操作は、オフセット表を構成するために同様に計算される。単純にするために、利得オフセットは 1 に設定され、ビームを向けることができる方向は、ブロードサイド方向又はエンド - ファイヤ方向のいずれかに制限される。これらの制限を組み込む実施例のオフセット表を以下に示している。

【 0084 】

(表)

方向	ブロードサイド		エンド - ファイヤ	
素子	E 502	E 504	E 502	E 504
位相	0°	0°	0°	180°
利得	1	1	1	1

10

20

【 0085 】

エンド - ファイヤ方向にビームを形成するために、素子 502 及び 504 は、位置受信機の積分期間内で所定の B スロットシーケンスで第 1 の状態に切り換えられる。第 1 B スロットでは、素子 502 は、第 1 の状態に切り換えられ、位相オフセットは、累積器で累積される間は 0° に維持され、この素子が既に 0° であるので操作は必要ない。第 2 の B スロットでは、着信信号の位相は、素子 504 で構成的に合計されることが望ましい。素子 504 は、素子 502 に対して 180° の受信位相を有するので、180° の位相オフセットを累積器で累積される間に素子 504 に適用しなくてはならず、それによって素子 504 からの受信した信号は、素子 502 に干渉する位相になる。2 つの B スロットは、従って、累積処理で互いに合計され、積分期間の終わりの累積された値は、エンド - ファイヤビームを表している。

30

【 0086 】

本発明では 8 の字のビームがオフセット表の複雑さに依存していずれの方向にも形成することができることが、当業者によって理解されるであろう。

【 0087 】

この単純な実施例における両方の素子に対しては、1 の利得オフセット (1 の利得) が着信位置決め信号と乗算され、従って、形成されたビームを修正しない。

【 0088 】

40

上述のように、位相操作は、第 1 の状態への素子の切り換えに実質的に同期して適用すべきであり、そうでなければ、ビームの利得パターンは、正確に形成されない。

【 0089 】

本発明の実施形態によると、例えば、PRN1 からの位置決め信号が、送信を開始する。位置決め受信機での PRN1 の取得後に、位置決め受信機相関器内の搬送波 NCO は、位置決め信号に実質的に類似した基準信号を合成する。

【 0090 】

位置決め受信機は、PRN1 がエンド - ファイヤ方向であると判断し、従って、その方向のビームを形成する決定が為される。プロセッサは、オフセット表をルックアップし、素子 502 に対応する積分期間中の第 1 B スロットに対して必要なオフセットがないと判

50

断する。同様に、プロセッサは、180°又は1/2のオフセットが、素子504に対応する第2のBスロット中に必要であると判断する。修正された基準信号を作成するために搬送波NCOに各オフセットを適用した後、着信位置決め信号及び修正された基準信号は、相関器の通常の作動により、混合器で混合され累積器で累積される。すなわち、図1、3、及び5に関して、素子502及び504で受信した着信位置決め信号は、スイッチを通じてRFフロントエンド126にフィードされ、続いてアナログ-デジタル変換器でダウンコンバートされてサンプリングされる。次に、受信した信号は、少なくとも1つの相関器118に送られる。

【0091】

受信した位置決め信号は、受信した位置決め信号を搬送波NCO408及び離散正弦及び余弦マッピング関数410及び412によって合成された搬送波基準信号と混合することにより、その同相及び4相成分に分けられる。しかし、修正された基準信号が、受信した位置決め信号と混合される前に、プロセッサは、PRN1がエンド-ファイヤ方向であると判断する。素子502が第1の状態に切り換えられている第1Bスロットに対して、プロセッサは、搬送波NCOに対するオフセットが必要であるか否かを判断するために表を検査する。この場合、オフセットは必要なく、基準信号への修正も必要ない。従って、累積が通常の相関器作動に従って進行することが許可される。すなわち、修正されていない基準信号が、混合器404及び406で受信した位置決め信号と混合され、混合信号を作成し、次に、符号基準信号と混合され、続いて累積器422及び424で累積される。

【0092】

第2のBスロットに対して、プロセッサは、搬送波NCOへのオフセットが必要か否かを判断するために表を検査する。この場合、180°の位相オフセットが必要である。オフセットは、第2のBスロットが始まり、素子504が第1の状態に切り換えられる時に、現在の搬送波基準信号位相値に適用されて修正された基準信号を作成する。位相オフセットは、Bスロットの持続時間全体を通して搬送波NCO値に継続して適用される。修正された基準信号は、受信した位置決め信号と混合され、混合信号を作成し、次に、符号基準信号と混合され、続いて累積器422及び424で第1Bスロットの値と共に累積され、累積信号を作成する。2つのBスロットは、従って、累積処理で互いに合計され、積分期間の終わりの累積された値は、従って、エンド-ファイヤビームを表している。

【0093】

搬送波NCO408によって合成された搬送波基準信号は、積分期間中は変化しないが、積分期間の終わりに搬送波ロックループ414によって更新されるだけであることに注意されたい。

【0094】

本明細書に説明する実施形態では、累積信号は、積分期間の持続時間全体にわたって累積器で作成される。しかし、他の実施形態では、各Bスロットは、その独自の個々の累積器で累積され、累積器の最小数は、必要なBスロットの最小数に対応する。これらの実施形態では、累積信号は、個々の累積器における信号を結合することから得られる。

【0095】

説明した実施形態では、1つの素子だけが、積分期間内のいずれの瞬間にも第1の状態にあることができる。従って、素子504が第1の状態に切り換えられた時に、素子502は、同時に第2の状態に切り換えられる。

【0096】

符号ロックループ426を行き來した後、混合された信号は、累積器422及び424で積分され、累積信号を作成する。信号への操作が連続して行われるので、混合信号の積分は、実際には、積分期間にわたる無限数の修正された信号の合計である。従って、累積信号は、必要な方向に形成された新しいビームを表している。

【0097】

上述のように、アンテナ配列104及びスイッチング回路(スイッチ110)は、受信機の位置を判断するために必要なPVT解決法を実行する位置決め受信機114に結合さ

10

20

30

40

50

れる。着信位置決め信号の方向がいずれの所定の時間に対しても既知であるので、各相関器チャンネルで形成されるビームをそれらの既知の方向に対して向けて着信信号の利得を最大にし、一方、他の方向からの信号を減衰し、従って、多経路の影響を軽減することができる。

【0098】

本発明を特定的な実施例に関して説明してきたが、本発明は、多くの他の形式で具現化することができることは当業者によって認められるであろう

【0099】

以下の特許請求の範囲及び本明細書の説明では、用語「comprising」、「comprised of」、又は「which comprises」のいずれも、その他を除外せずに少なくともそれに続く要素/特徴を含むことを意味する未決用語である。
従って、特許請求の範囲で使用される「comprising」という用語は、その後に挙げる手段又は要素又は段階に制限するように解釈すべきではない。例えば、A及びBを含むデバイスの表現の範囲は、要素A及びBだけから構成されるデバイスに制限すべきではない。本明細書で使用される用語「including」、「which includes」、又は「that includes」のいずれも、同じくその他を除外せずにその語に続く要素/特徴を少なくとも含むことを意味する未決用語である。従って、「including」は、「comprising」と同義であり、かつ同じことを意味する。

【符号の説明】

20

【0100】

301 アンテナ配列に空間的に分散された素子の1つが選択され、第1Bスロットで第1の状態に切り換えられる段階

302 段階301で第1の状態に切り換えられた素子が着信信号を受信する段階

304 着信信号が、アンテナ配列のRFフロントエンドでサンプリングされる段階

308 内部基準信号が、着信信号と混合するために相関器において生成される段階

【図1】

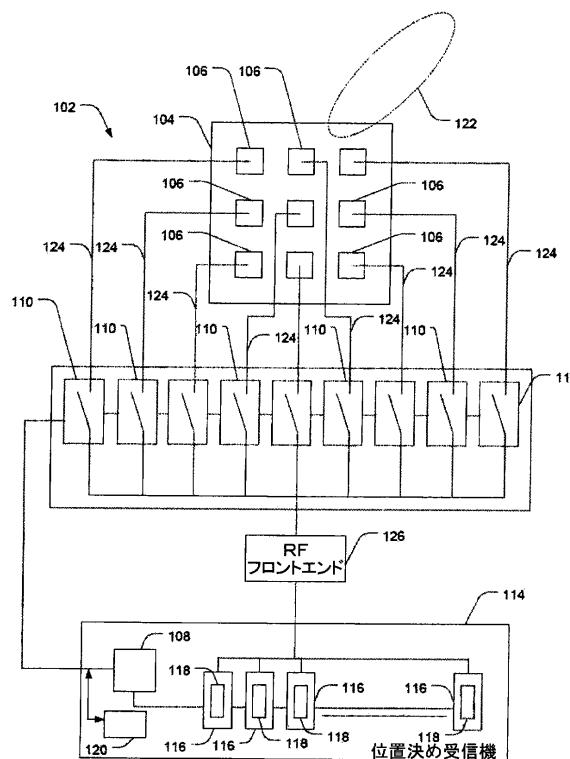


Figure 1

【図2】

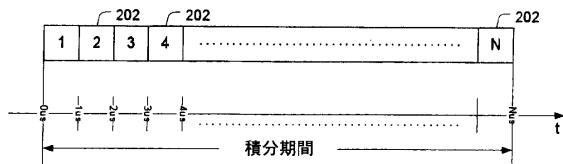


Figure 2

【図3】

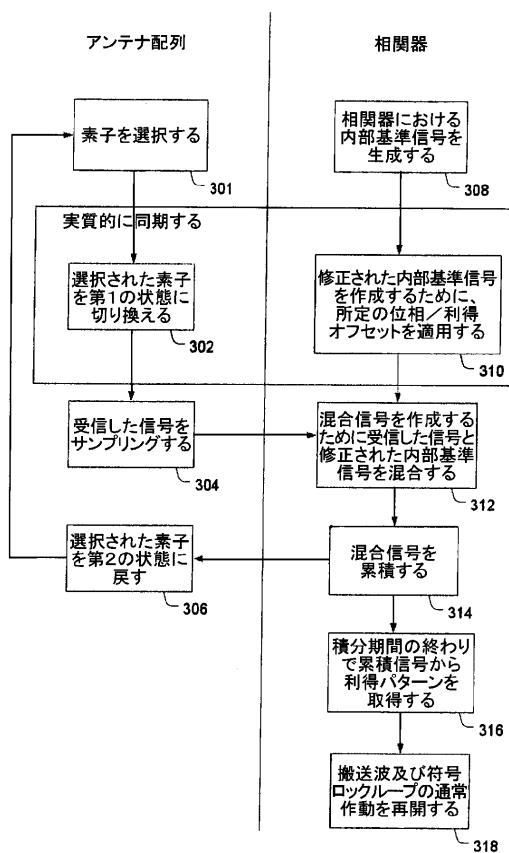


Figure 3

【図4】

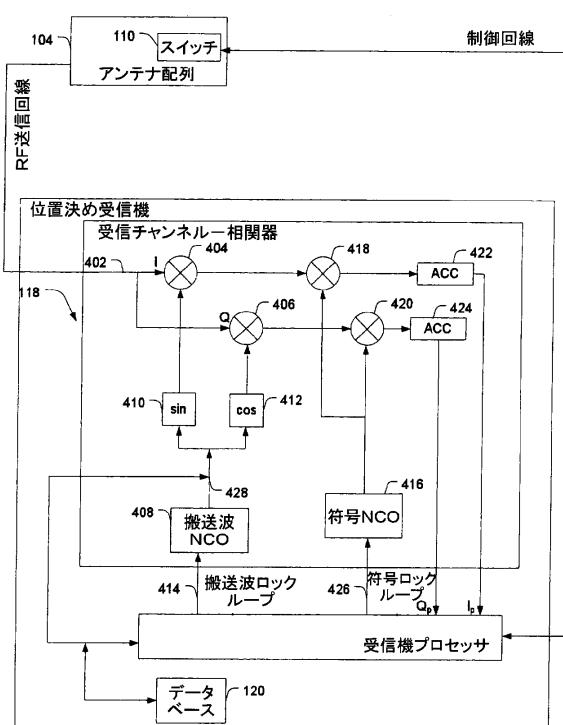


Figure 4

【図 5 a】

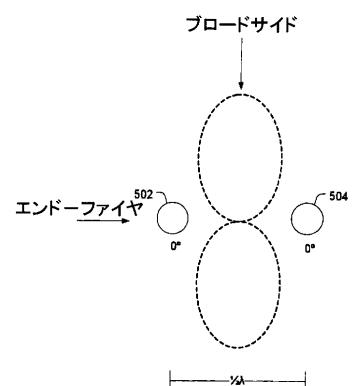


Figure 5a

【図 5 b】

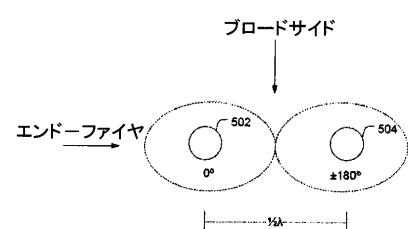


Figure 5b

フロントページの続き

(74)代理人 100109070

弁理士 須田 洋之

(74)代理人 100109335

弁理士 上杉 浩

(74)代理人 100120525

弁理士 近藤 直樹

(72)発明者 スモール デビッド

オーストラリア 2603 オーストラリアン キャピタル テリトリー キャンベラ グリフィス キャンベラ アベニュー 111 ロケイタ コーポレイション プロプライエタリー リミテッド内

審査官 三田村 陽平

(56)参考文献 特開2006-345426 (JP, A)

特開2007-028089 (JP, A)

特開2004-317524 (JP, A)

獨国特許出願公開第10125474 (DE, A1)

米国特許第06005515 (US, A)

米国特許第03319249 (US, A)

(58)調査した分野(Int.Cl., DB名)

H01Q 3/00 - 3/46

H01Q 21/00 - 25/04

G01S 5/00 - 5/14

G01S 7/00 - 7/42

G01S 13/00 - 13/95

G01S 19/00 - 19/55