(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구
국제사무국

(43) 국제공개일
2020 년 10 월 15 일 (15.10.2020)

WIPO | PCT

(10) 국제공개번호
WO 2020/209671 A1

(51) 국제특허분류:
H04N 19/11 (2014.01) *H04N 19/593* (2014.01)
H04N 19/70 (2014.01)

(21) 국제출원번호: PCT/KR2020/004911

(22) 국제출원일: 2020 년 4 월 10 일 (10.04.2020)

(25) 출원언어: 한국어

(26) 공개언어: 한국어

(30) 우선권정보:
10-2019-0041876 2019 년 4 월 10 일 (10.04.2019) KR

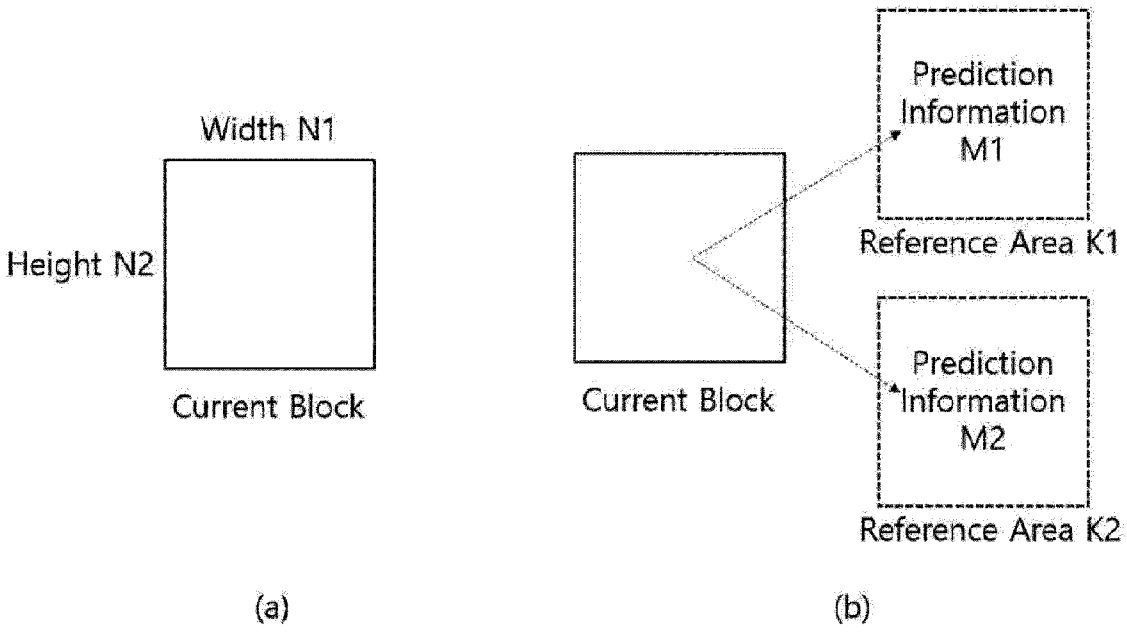
(71) 출원인: 한국전자통신연구원 (**ELECTRONICS AND TELECOMMUNICATIONS RESEARCH INSTITUTE**) [KR/KR]; 34129 대전시 유성구 가정로 218, Daejeon (KR). 경희대학교 산학협력단 (**UNIVERSITY-INDUSTRY COOPERATION GROUP OF KYUNG HEE UNIVERSITY**) [KR/KR]; 17104 경기도 용인시 기흥구 덕영대로 1732 경희대학교 국제캠퍼스, Gyeonggi-do (KR).

(72) 발명자: 강정원 (**KANG, Jung Won**); 34076 대전시 유성구 지족로 362 303동 303호, Daejeon (KR). 이하현 (**LEE, Ha Hyun**); 02142 서울시 중랑구 동일로102길 34-8 B동 402호, Seoul (KR). 임성창 (**LIM, Sung Chang**); 34189 대전시 유성구 도안동로 523 202동 1801호, Daejeon (KR). 이진호 (**LEE, Jin Ho**); 34075 대전시 유성구 지족동로 124 102동 1904호, Daejeon (KR). 김휘용 (**KIM, Hui Yong**); 34090 대전시 유성구 은구비남로 34 810동 201호, Daejeon (KR). 박광훈 (**PARK, Gwang Hoon**); 13582 경기도 성남시 분당구 예원로 7 B동 302호, Gyeonggi-do (KR). 김태현 (**KIM, Tae Hyun**); 18454 경기도 화성시 동탄반석로 172 103동 1501호, Gyeonggi-do (KR). 이대영 (**LEE, Dae Young**); 15381 경기도 안산시 단원구 원선로 50 110동 1502호, Gyeonggi-do (KR). 권우원 (**GWUN, Woo Woen**); 54922 전라북도 전주시 덕진구 거북바우 3길 15 107동 901호, Jeollabuk-do (KR). 이원준 (**LEE,**

WO 2020/209671 A1

(54) **Title:** METHOD AND DEVICE FOR SIGNALING PREDICTION MODE-RELATED SIGNAL IN INTRA PREDICTION

(54) **발명의 명칭:** 화면 내 예측에서 예측 모드 관련 신호를 시그널링하는 방법 및 장치



(57) **Abstract:** Provided are a video encoding/decoding method and device. A video decoding method according to the present invention comprises: a step for decoding at least one among prediction mode information of neighboring blocks of a current block, and length information of the current block; a step for inducing the intra prediction mode of the current block to be a predetermined mode by using the decoded information; and a step for restoring the current block on the basis of the intra prediction mode of the current block.

(57) **요약서:** 영상 부호화/복호화 방법 및 장치가 제공된다. 본 발명에 따른 영상 복호화 방법은, 현재 블록에 대한 주변 블록의 예측 모드 정보 및 상기 현재 블록의 길이 정보 중 적어도 하나를 복호화하는 단계, 상기 복호화된 정보를 이용하여 상기 현재 블록의 화면 내 예측 모드를 소정의 모드로 유도하는 단계 및 상기 현재 블록의 화면 내 예측 모드에 기초하여 상기 현재 블록을 복원하는 단계를 포함한다.

[다음 쪽 계속]

Won Jun); 35346 대전시 서구 배재로 155-26 112동 1102호, Daejeon (KR).

(74) 대리인: 성병기 (SUNG, Byung Kee); 06651 서울시 서초구 사임당로 32 12층 마루특허법률사무소, Seoul (KR).

(81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW.

(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역내 권리의 보호를 위하여): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

명세서

발명의 명칭: 화면 내 예측에서 예측 모드 관련 신호를 시그널링하는 방법 및 장치

기술분야

[1] 본 발명은 영상 부호화/복호화 방법, 장치 및 비트스트림을 저장한 기록 매체에 관한 것이다. 구체적으로, 본 발명은 화면 내 예측 모드 기반의 영상 부호화/복호화 방법, 장치 및 본 발명의 영상 부호화 방법 또는 장치에 의해 생성된 비트스트림을 저장한 기록 매체에 관한 것이다.

배경기술

[2] 최근 UHD(Ultra High Definition) 해상도(3840x2160)를 가지는 방송 서비스가 국내뿐만 아니라 전세계적으로 대중화되었고, 촬영 및 편집 기술의 발전으로 파노라마 영상이나 360도 영상과 같은 다양한 영상 서비스가 제공되면서 영상의 크기가 점점 증가하고 있다. 이러한 동향에 맞춰 동영상 전문 그룹인 MPEG(Moving Picture Experts Group)과 VCEG(Video Coding Experts Group)는 공동으로 JVET(Joint Video Expert Team)을 결성하여 다양한 비디오 영상 압축에 적합한 차세대 비디오 코덱인 VVC(Versatile Video Coding)/H.266의 표준화를 2018년 4월에 시작하였다.

발명의 상세한 설명

기술적 과제

[3] 본 발명은 압축 효율이 향상된 영상 부호화/복호화 방법 및 장치를 제공하는 것을 목적으로 한다.

[4] 또한, 본 발명은 압축 효율이 향상된 화면 내 예측 모드를 이용한 영상 부호화/복호화 방법 및 장치를 제공하는 것을 목적으로 한다.

[5] 또한, 본 발명은 본 발명의 영상 부호화/복호화 방법 또는 장치에 의해 생성된 비트스트림을 저장한 기록 매체를 제공하는 것을 목적으로 한다.

과제 해결 수단

[6] 내 예측 모드는, DC 모드, 플래너 모드 및 방향성 모드 중 적어도 하나인 것을 특징으로 할 수 있다.

[7] 상기 주변 블록은, 상기 현재 블록에 인접한 좌측 블록 및 상단 블록 중 적어도 하나인 것을 특징으로 할 수 있다.

[8] 상기 현재 블록의 길이 정보는, 상기 현재 블록의 가로 길이 및 세로 길이 중 적어도 하나를 포함하고, 상기 소정의 모드로 유도하는 단계는, 상기 현재 블록의 가로 길이 및 세로 길이에 기초하여 상기 현재 블록에 적용가능한 화면 내 예측 모드의 개수를 유도하는 단계를 포함할 수 있다.

[9] 상기 현재 블록에 적용가능한 화면 내 예측 모드는, MIP(Matrix-based Intra Prediction) 기반의 화면 내 예측 모드인 것을 특징으로 할 수 있다.

[10] 상기 현재 블록에 적용가능한 화면 내 예측 모드가 MIP 기반의 화면 내 예측 모드임을 나타내는 정보를 복호화하는 단계를 더 포함할 수 있다.

[11] 상기 소정의 모드로 유도하는 단계는, 상기 현재 블록의 가로 길이가 4이고 세로 길이가 4인 경우, 상기 현재 블록에 적용가능한 화면 내 예측 모드의 개수가 15인 것을 특징으로 할 수 있다.

[12] 또한, 본 발명에 따르면, 현재 블록에 대한 주변 블록의 예측 모드 정보를 결정하는 단계; 상기 정보 및 상기 현재 블록의 길이 정보 중 적어도 하나를 이용하여 상기 현재 블록의 화면 내 예측 모드를 소정의 모드로 유도하는 단계; 및 상기 현재 블록의 화면 내 예측 모드에 기초하여 상기 현재 블록을 부호화하는 단계를 포함하는 영상 부호화 방법이 제공될 수 있다.

[13] 상기 주변 블록의 예측 모드는, IBC(Intra Block Copy) 모드 및 팔레트(palette) 모드 중 적어도 하나인 것을 특징으로 할 수 있다.

[14] 상기 소정의 모드는, DC 모드인 것을 특징으로 할 수 있다.

[15] 상기 소정의 모드로 유도하는 단계는, 상기 주변 블록의 예측 모드가 제1 모드인 경우, 별도 화면 내 예측 모드를 구성하는 단계; 및 상기 별도 화면 내 예측 모드를 이용하여 상기 현재 블록의 화면 내 예측 모드를 소정의 모드로 유도하는 단계를 포함할 수 있다.

[16] 상기 제1 모드는, IBC 모드 및 팔레트 모드 중 적어도 하나이고, 상기 별도 화면 내 예측 모드는, DC 모드, 플래너 모드 및 방향성 모드 중 적어도 하나인 것을 특징으로 할 수 있다.

[17] 상기 주변 블록은, 상기 현재 블록에 인접한 좌측 블록 및 상단 블록 중 적어도 하나인 것을 특징으로 할 수 있다.

[18] 상기 현재 블록의 길이 정보는, 상기 현재 블록의 가로 길이 및 세로 길이 중 적어도 하나를 포함하고, 상기 소정의 모드로 유도하는 단계는, 상기 현재 블록의 가로 길이 및 세로 길이에 기초하여 상기 현재 블록에 적용가능한 화면 내 예측 모드의 개수를 유도하는 단계를 포함할 수 있다.

[19] 상기 현재 블록에 적용가능한 화면 내 예측 모드는, MIP(Matrix-based Intra Prediction) 기반의 화면 내 예측 모드인 것을 특징으로 할 수 있다.

[20] 상기 현재 블록에 적용가능한 화면 내 예측 모드가 MIP 기반의 화면 내 예측 모드임을 나타내는 정보를 부호화하는 단계를 더 포함할 수 있다.

[21] 또한, 본 발명에 따른 기록 매체는 본 발명에 따른 영상 부호화 방법에 의해 생성된 비트스트림을 저장할 수 있다.

발명의 효과

[22] 본 발명에 따르면, 압축 효율이 향상된 영상 부호화/복호화 방법 및 장치가 제공될 수 있다.

[23] 또한, 본 발명에 따르면, 압축 효율이 향상된 화면 내 예측 모드를 이용한 영상 부호화/복호화 방법 및 장치가 제공될 수 있다.

[24] 또한, 본 발명에 따르면, 화면 내 예측 모드 관련 신호를 별도로 시그널링함으로써 압축 효율이 향상된 영상 부호화/복호화 방법 및 장치가 제공될 수 있다.

[25] 또한, 본 발명에 따르면, 본 발명의 영상 부호화/복호화 방법 또는 장치에 의해 생성된 비트스트림을 저장한 기록 매체를 제공하는 것을 목적으로 한다.

도면의 간단한 설명

[26] 도 1은 본 발명이 적용되는 부호화 장치의 일 실시예에 따른 구성을 나타내는 블록도이다.

[27] 도 2는 본 발명이 적용되는 복호화 장치의 일 실시예에 따른 구성을 나타내는 블록도이다.

[28] 도 3은 영상을 부호화 및 복호화할 때의 영상의 분할 구조를 개략적으로 설명하기 위한 도면이다.

[29] 도 4는 화면 내 예측 과정의 일 예를 설명하기 위한 도면이다.

[30] 도 5는 화면 간 예측 과정의 실시예를 설명하기 위한 도면이다.

[31] 도 6은 변환 및 양자화의 과정을 설명하기 위한 도면이다.

[32] 도 7은 화면 내 예측에 이용 가능한 참조 샘플들을 설명하기 위한 도면이다.

[33] 도 8은 본 발명이 적용되는 부호화 장치의 다른 실시예에 따른 구성을 나타내는 블록도이다.

[34] 도 9a는 화면 내 예측 과정의 다른 예를 설명하기 위한 도면이다.

[35] 도 9a는 본 발명의 일 실시 예에 따른 HEVC/H.265, VVC/H.266의 화면 내 예측 모드를 나타내는 도면이다.

[36] 도 9b는 본 발명의 일 실시 예에 따른 화면 내 예측 모드 방향과 화면 내 예측을 설명하기 위한 도면이다.

[37] 도 10은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 구성하여 화면 내 예측 모드를 부호화/복호화하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[38] 도 11 은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 구성하여 화면 내 예측 모드를 부호화하는 방법을 설명하기 위한 도면이다.

[39] 도 12는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 구성하여 화면 내 예측 모드를 복호화하는 방법을 설명하기 위한 도면이다.

[40] 도 13은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 구성 조건에 따른 부호화/복호화 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[41] 도 14는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 구성 조건에 따른 부호화 방법을 설명하기 위한 도면이다.

[42] 도 15는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 구성 조건에 따른 복호화 방법을 설명하기 위한 도면이다.

[43] 도 16은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 기정의된 화면

내 예측 모드로 구성하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[44] 도 17은 본 발명의 일 실시 예에 따른 부호화기/복호화기에서 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법을 설명하기 위한 도면이다.

[45] 도 18은 본 발명의 다른 실시 예에 따른 부호화기/복호화기에서 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법을 설명하기 위한 도면이다.

[46] 도 19는 본 발명의 다른 실시 예에 따른 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[47] 도 20은 본 발명의 다른 실시 예에 따른 부호화기/복호화기에서 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법을 설명하기 위한 도면이다.

[48] 도 21은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 장치의 블록도이다.

[49] 도 22는 본 발명의 일 실시 예에 따른 참조 영역을 참조하여 별도 화면 내 예측 모드를 구성하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[50] 도 23은 본 발명의 일 실시 예에 따른 참조 영역을 참조하여 별도 화면 내 예측 모드를 구성하는 방법을 설명하기 위한 도면이다.

[51] 도 24는 본 발명의 일 실시 예에 따른 참조 정보를 이용하여 별도 화면 내 예측 모드를 구성하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[52] 도 25는 본 발명의 일 실시 예에 따른 참조 정보를 이용하여 별도 화면 내 예측 모드를 구성하는 방법을 설명하기 위한 도면이다.

[53] 도 26은 본 발명의 일 실시 예에 따른 참조 영역이 가용하지 않을 경우 기정의된 화면 내 예측 모드를 이용하여 별도 화면 내 예측 모드를 구성하는 방법을 설명하기 위한 도면이다.

[54] 도 27은 본 발명의 일 실시 예에 따른 기정의된 참조 영역을 참조하여 참조 상기 영역이 가용할 경우 별도 화면 내 예측 모드를 구성하는 방법을 설명하기 위한 도면이다.

[55] 도 28은 본 발명의 일 실시 예에 따른 참조 영역을 이용하여 별도 화면 내 예측 모드를 구성하는 장치의 블록도이다.

[56] 도 29는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반한 부호화/복호화 과정을 설명하기 위한 도면이다.

[57] 도 30은 본 발명의 다른 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반한 부호화/복호화 과정을 설명하기 위한 도면이다.

[58] 도 31은 본 발명의 일 실시 예에 따른 참조 영역 가용 여부에 따른 별도 화면 내 예측 모드 구성에 기반한 부/복호화 과정을 설명하기 위한 도면이다.

[59] 도 32는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반한

부호화/복호화 장치의 블록도이다.

[60] 도 33은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 관련 신호 시그널링에 기반하여 다른 예측 과정을 생략하는 방법을 설명하기 위한 도면이다.

[61] 도 34는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 관련 신호 시그널링에 기반하여 다른 예측 과정을 생략하는 장치의 블록도이다.

[62] 도 35는 본 발명의 일 실시 예에 따른 높은 부호화 효율을 보이는 화면 내 예측 모드가 별도 화면 내 예측 모드에 포함되는 경우를 설명하기 위한 도면이다.

[63] 도 36은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 이용한 부호화 과정이 다른 예측 과정을 이용한 부호화 과정보다 높은 효율을 가지는 경우를 설명하기 위한 도면이다.

[64] 도 37은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 이용한 부호화 과정이 다른 예측 과정을 이용한 부호화 과정보다 높은 효율을 가지는 경우 부호화/복호화 과정을 설명하기 위한 도면이다.

[65] 도 38은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 이용한 부호화 과정이 소정의 크기 이상의 예측 효율을 가지는 경우 부호화/복호화 과정을 설명하기 위한 도면이다.

[66] 도 39는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 사용 여부에 기반하여 MPM 과정을 생략하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[67] 도 40은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 사용 여부에 기반하여 MPM 과정을 생략하는 방법을 설명하기 위한 도면이다.

[68] 도 41은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 사용 여부에 기반하여 MPM 과정을 생략하는 장치의 블록도이다.

[69] 도 42는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반하여 다른 예측 과정을 생략하는 방법을 설명하기 위한 도면이다.

[70] 도 43은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반하여 다른 예측 과정을 생략하는 장치의 블록도이다.

[71] 도 44는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반하여 MPM 화면 내 예측 과정을 생략하는 방법을 설명하기 위한 도면이다.

[72] 도 45는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반하여 MPM 화면 내 예측 과정을 생략하는 장치의 블록도이다.

[73] 도 46은 본 발명의 일 실시 예에 따른 다른 예측의 구성 또는 사용에 기반하여 별도 화면 내 예측 모드를 생략하는 방법을 설명하기 위한 도면이다.

[74] 도 47은 본 발명의 일 실시 예에 따른 부호화 장치 및 복호화 장치의 블록도이다.

발명의 실시를 위한 형태

[75] 본 발명은 다양한 변경을 가할 수 있고 여러 가지 실시예를 가질 수 있는 바, 특정 실시예들을 도면에 예시하고 상세한 설명에 상세하게 설명하고자 한다. 그러나, 이는 본 발명을 특정한 실시 형태에 대해 한정하려는 것이 아니며, 본 발명의 사상 및 기술 범위에 포함되는 모든 변경, 균등물 내지 대체물을 포함하는 것으로 이해되어야 한다. 도면에서 유사한 참조부호는 여러 측면에 걸쳐서 동일하거나 유사한 기능을 지칭한다. 도면에서의 요소들의 형상 및 크기 등은 보다 명확한 설명을 위해 과장될 수 있다. 후술하는 예시적 실시예들에 대한 상세한 설명은, 특정 실시예를 예시로서 도시하는 첨부 도면을 참조한다. 이들 실시예는 당업자가 실시예를 실시할 수 있기에 충분하도록 상세히 설명된다. 다양한 실시예들은 서로 다르지만 상호 배타적일 필요는 없음이 이해되어야 한다. 예를 들어, 여기에 기재되어 있는 특정 형상, 구조 및 특성은 일 실시예에 관련하여 본 발명의 정신 및 범위를 벗어나지 않으면서 다른 실시예로 구현될 수 있다. 또한, 각각의 개시된 실시예 내의 개별 구성요소의 위치 또는 배치는 실시예의 정신 및 범위를 벗어나지 않으면서 변경될 수 있음이 이해되어야 한다. 따라서, 후술하는 상세한 설명은 한정적인 의미로서 취하려는 것이 아니며, 예시적 실시예들의 범위는, 적절하게 설명된다면, 그 청구항들이 주장하는 것과 균등한 모든 범위와 더불어 첨부된 청구항에 의해서만 한정된다.

[76] 본 발명에서 제1, 제2 등의 용어는 다양한 구성요소들을 설명하는데 사용될 수 있지만, 상기 구성요소들은 상기 용어들에 의해 한정되어서는 안 된다. 상기 용어들은 하나의 구성요소를 다른 구성요소로부터 구별하는 목적으로만 사용된다. 예를 들어, 본 발명의 권리 범위를 벗어나지 않으면서 제1 구성요소는 제2 구성요소로 명명될 수 있고, 유사하게 제2 구성요소도 제1 구성요소로 명명될 수 있다. 및/또는 이라는 용어는 복수의 관련된 기재된 항목들의 조합 또는 복수의 관련된 기재된 항목들 중의 어느 항목을 포함한다.

[77] 본 발명의 어떤 구성 요소가 다른 구성 요소에 "연결되어" 있다거나 "접속되어" 있다고 언급된 때에는, 그 다른 구성 요소에 직접적으로 연결되어 있거나 또는 접속되어 있을 수도 있으나, 중간에 다른 구성 요소가 존재할 수도 있다고 이해되어야 할 것이다. 반면에, 어떤 구성요소가 다른 구성요소에 "직접 연결되어"있다거나 "직접 접속되어"있다고 언급된 때에는, 중간에 다른 구성요소가 존재하지 않는 것으로 이해되어야 할 것이다.

[78] 본 발명의 실시예에 나타나는 구성부들은 서로 다른 특징적인 기능들을 나타내기 위해 독립적으로 도시되는 것으로, 각 구성부들이 분리된 하드웨어나 하나의 소프트웨어 구성단위로 이루어짐을 의미하지 않는다. 즉, 각 구성부는 설명의 편의상 각각의 구성부로 나열하여 포함한 것으로 각 구성부 중 적어도 두 개의 구성부가 합쳐져 하나의 구성부로 이루어지거나, 하나의 구성부가 복수 개의 구성부로 나뉘어져 기능을 수행할 수 있고 이러한 각 구성부의 통합된 실시예 및 분리된 실시예도 본 발명의 본질에서 벗어나지 않는 한 본 발명의 권리범위에 포함된다.

[79] 본 발명에서 사용한 용어는 단지 특정한 실시예를 설명하기 위해 사용된 것으로, 본 발명을 한정하려는 의도가 아니다. 단수의 표현은 문맥상 명백하게 다르게 뜻하지 않는 한, 복수의 표현을 포함한다. 본 발명에서, "포함하다" 또는 "가지다" 등의 용어는 명세서상에 기재된 특징, 숫자, 단계, 동작, 구성요소, 부품 또는 이들을 조합한 것이 존재함을 지정하려는 것이지, 하나 또는 그 이상의 다른 특징들이나 숫자, 단계, 동작, 구성요소, 부품 또는 이들을 조합한 것들의 존재 또는 부가 가능성을 미리 배제하지 않는 것으로 이해되어야 한다. 즉, 본 발명에서 특정 구성을 "포함"한다고 기술하는 내용은 해당 구성 이외의 구성을 배제하는 것이 아니며, 추가적인 구성이 본 발명의 실시 또는 본 발명의 기술적 사상의 범위에 포함될 수 있음을 의미한다.

[80] 본 발명의 일부의 구성 요소는 본 발명에서 본질적인 기능을 수행하는 필수적인 구성 요소는 아니고 단지 성능을 향상시키기 위한 선택적 구성 요소일 수 있다. 본 발명은 단지 성능 향상을 위해 사용되는 구성 요소를 제외한 본 발명의 본질을 구현하는데 필수적인 구성부만을 포함하여 구현될 수 있고, 단지 성능 향상을 위해 사용되는 선택적 구성 요소를 제외한 필수 구성 요소만을 포함한 구조도 본 발명의 권리범위에 포함된다.

[81] 이하, 도면을 참조하여 본 발명의 실시 형태에 대하여 구체적으로 설명한다. 본 명세서의 실시예를 설명함에 있어, 관련된 공지 구성 또는 기능에 대한 구체적인 설명이 본 명세서의 요지를 흐릴 수 있다고 판단되는 경우에는 그 상세한 설명은 생략하고, 도면상의 동일한 구성요소에 대해서는 동일한 참조부호를 사용하고 동일한 구성요소에 대해서 중복된 설명은 생략한다.

[82] 이하에서 영상은 동영상(video)을 구성하는 하나의 픽처(picture)를 의미할 수 있으며, 동영상 자체를 나타낼 수도 있다. 예를 들면, "영상의 부호화 및/또는 복호화"는 "동영상의 부호화 및/또는 복호화"를 의미할 수 있으며, "동영상을 구성하는 영상들 중 하나의 영상의 부호화 및/또는 복호화"를 의미할 수도 있다.

[83] 이하에서, 용어들 "동영상" 및 "비디오"는 동일한 의미로 사용될 수 있으며, 서로 교체되어 사용될 수 있다.

[84] 이하에서, 대상 영상은 부호화의 대상인 부호화 대상 영상 및/또는 복호화의 대상인 복호화 대상 영상일 수 있다. 또한, 대상 영상은 부호화 장치로 입력된 입력 영상일 수 있고, 복호화 장치로 입력된 입력 영상일 수 있다. 여기서, 대상 영상은 현재 영상과 동일한 의미를 가질 수 있다.

[85] 이하에서, 용어들 "영상", "픽처", "프레임(frame)" 및 "스크린(screen)"은 동일한 의미로 사용될 수 있으며, 서로 교체되어 사용될 수 있다.

[86] 이하에서, 대상 블록은 부호화의 대상인 부호화 대상 블록 및/또는 복호화의 대상인 복호화 대상 블록일 수 있다. 또한, 대상 블록은 현재 부호화 및/또는 복호화의 대상인 현재 블록일 수 있다. 예를 들면, 용어들 "대상 블록" 및 "현재 블록"은 동일한 의미로 사용될 수 있으며, 서로 교체되어 사용될 수 있다.

[87] 이하에서, 용어들 "블록" 및 "유닛"은 동일한 의미로 사용될 수 있으며, 서로

교체되어 사용될 수 있다. 또는 "블록"은 특정한 유닛을 나타낼 수 있다.

[88] 이하에서, 용어들 "영역(region)" 및 "세그먼트(segment)"는 서로 교체되어 사용될 수 있다.

[89] 이하에서, 특정한 신호는 특정한 블록을 나타내는 신호일 수 있다. 예를 들면, 원(original) 신호는 대상 블록을 나타내는 신호일 수 있다. 예측(prediction) 신호는 예측 블록을 나타내는 신호일 수 있다. 잔여(residual) 신호는 잔여 블록(residual block)을 나타내는 신호일 수 있다.

[90] 실시예들에서, 특정된 정보, 데이터, 플래그(flag), 색인(index) 및 요소(element), 속성(attribute) 등의 각각은 값을 가질 수 있다. 정보, 데이터, 플래그, 색인 및 요소, 속성 등의 값 "0"은 논리 거짓(logical false) 또는 제1 기정의된(predefined) 값을 나타낼 수 있다. 말하자면, 값 "0", 거짓, 논리 거짓 및 제1 기정의된 값은 서로 대체되어 사용될 수 있다. 정보, 데이터, 플래그, 색인 및 요소, 속성 등의 값 "1"은 논리 참(logical true) 또는 제2 기정의된 값을 나타낼 수 있다. 말하자면, 값 "1", 참, 논리 참 및 제2 기정의된 값은 서로 대체되어 사용될 수 있다.

[91] 행, 열 또는 색인(index)을 나타내기 위해 i 또는 j 등의 변수가 사용될 때, i의 값은 0 이상의 정수일 수 있으며, 1 이상의 정수일 수도 있다. 말하자면, 실시예들에서 행, 열 및 색인 등은 0에서부터 카운트될 수 있으며, 1에서부터 카운트될 수 있다.

[92]

[93] 용어 설명

[94] 부호화기(Encoder): 부호화(Encoding)를 수행하는 장치를 의미한다. 즉, 부호화 장치를 의미할 수 있다.

[95] 복호화기(Decoder): 복호화(Decoding)를 수행하는 장치를 의미한다. 즉, 복호화 장치를 의미할 수 있다.

[96] 블록(Block): 샘플(Sample)의 MxN 배열이다. 여기서 M과 N은 양의 정수 값을 의미할 수 있으며, 블록은 흔히 2차원 형태의 샘플 배열을 의미할 수 있다. 블록은 유닛을 의미할 수 있다. 현재 블록은 부호화 시 부호화의 대상이 되는 부호화 대상 블록, 복호화 시 복호화의 대상이 되는 복호화 대상 블록을 의미할 수 있다. 또한, 현재 블록은 부호화 블록, 예측 블록, 잔여 블록, 변환 블록 중 적어도 하나일 수 있다.

[97] 샘플(Sample): 블록을 구성하는 기본 단위이다. 비트 깊이 (bit depth, Bd)에 따라 0부터 2^{Bd} - 1까지의 값으로 표현될 수 있다. 본 발명에서 샘플은 화소 또는 픽셀과 같은 의미로 사용될 수 있다. 즉, 샘플, 화소, 픽셀은 서로 같은 의미를 가질 수 있다.

[98] 유닛(Unit): 영상 부호화 및 복호화의 단위를 의미할 수 있다. 영상의 부호화 및 복호화에 있어서, 유닛은 하나의 영상을 분할한 영역일 수 있다. 또한, 유닛은 하나의 영상을 세분화 된 유닛으로 분할하여 부호화 혹은 복호화 할 때 그 분할된 단위를 의미할 수 있다. 즉, 하나의 영상은 복수의 유닛들로 분할될 수

있다. 영상의 부호화 및 복호화에 있어서, 유닛 별로 기정의된 처리가 수행될 수 있다. 하나의 유닛은 유닛에 비해 더 작은 크기를 갖는 하위 유닛으로 더 분할될 수 있다. 기능에 따라서, 유닛은 블록(Block), 매크로블록(Macroblock), 부호화 트리 유닛(Coding Tree Unit), 부호화 트리 블록(Coding Tree Block), 부호화 유닛(Coding Unit), 부호화 블록(Coding Block), 예측 유닛(Prediction Unit), 예측 블록(Prediction Block), 잔여 유닛(Residual Unit), 잔여 블록(Residual Block), 변환 유닛(Transform Unit), 변환 블록(Transform Block) 등을 의미할 수 있다. 또한, 유닛은 블록과 구분하여 지칭하기 위해 휘도(Luma) 성분 블록과 그에 대응하는 색차(Chroma) 성분 블록 그리고 각 블록에 대한 구문요소를 포함한 것을 의미할 수 있다. 유닛은 다양한 크기와 형태를 가질 수 있으며, 특히 유닛의 형태는 정사각형뿐만 아니라 직사각형, 사다리꼴, 삼각형, 오각형 등 2차원으로 표현될 수 있는 기하학적 도형을 포함할 수 있다. 또한, 유닛 정보는 부호화 유닛, 예측 유닛, 잔여 유닛, 변환 유닛 등을 가리키는 유닛의 타입, 유닛의 크기, 유닛의 깊이, 유닛의 부호화 및 복호화 순서 등 중 적어도 하나 이상을 포함할 수 있다.

[99] 부호화 트리 유닛(Coding Tree Unit): 하나의 휘도 성분(Y) 부호화 트리 블록과 관련된 두 색차 성분(Cb, Cr) 부호화 트리 블록들로 구성된다. 또한, 상기 블록들과 각 블록에 대한 구문요소를 포함한 것을 의미할 수도 있다. 각 부호화 트리 유닛은 부호화 유닛, 예측 유닛, 변환 유닛 등의 하위 유닛을 구성하기 위하여 쿼드트리(quad tree), 이진트리(binary tree), 3분할트리(ternary tree) 등 하나 이상의 분할 방식을 이용하여 분할될 수 있다. 입력 영상의 분할처럼 영상의 복/부호화 과정에서 처리 단위가 되는 샘플 블록을 지칭하기 위한 용어로 사용될 수 있다. 여기서, 쿼드트리는 4분할트리(quarternary tree)를 의미할 수 있다.

[100] 부호화 블록의 크기가 소정의 범위 내에 속하는 경우에는 쿼드트리로만 분할이 가능할 수 있다. 여기서, 소정의 범위는 쿼드트리만으로 분할이 가능한 부호화 블록의 최대 크기 및 최소 크기 중 적어도 하나로 정의될 수 있다. 쿼드트리 형태의 분할이 허용되는 부호화 블록의 최대/최소 크기를 나타내는 정보는 비트스트림을 통해 시그널링될 수 있고, 해당 정보는 시퀀스, 픽처 파라미터, 타일 그룹, 또는 슬라이스(세그먼트) 중 적어도 하나의 단위로 시그널링될 수 있다. 또는, 부호화 블록의 최대/최소 크기는 부호화기/복호화기에 기-설정된 고정된 크기일 수도 있다. 예를 들어, 부호화 블록의 크기가 256x256 내지 64x64에 해당하는 경우에는 쿼드트리로만 분할이 가능할 수 있다. 또는 부호화 블록의 크기가 최대 변환 블록의 크기 보다 큰 경우에는 쿼드트리로만 분할이 가능할 수 있다. 이때, 상기 분할되는 블록은 부호화 블록 또는 변환 블록 중 적어도 하나일 수 있다. 이러한 경우에 부호화 블록의 분할을 나타내는 정보(예컨대, split_flag)는 쿼드트리 분할 여부를 나타내는 플래그일 수 있다. 부호화 블록의 크기가 소정의 범위 내에 속하는 경우에는 이진트리 또는 3분할트리로만 분할이 가능할 수 있다. 이 경우, 쿼드트리에 관한 상기 설명은 이진트리 또는 3분할트리에 대해서도 동일하게 적용될 수 있다.

[101] 부호화 트리 블록(Coding Tree Block): Y 부호화 트리 블록, Cb 부호화 트리 블록, Cr 부호화 트리 블록 중 어느 하나를 지칭하기 위한 용어로 사용될 수 있다.

[102] 주변 블록(Neighbor block): 현재 블록에 인접한 블록을 의미할 수 있다. 현재 블록에 인접한 블록은 현재 블록에 경계가 맞닿은 블록 또는 현재 블록으로부터 소정의 거리 내에 위치한 블록을 의미할 수 있다. 주변 블록은 현재 블록의 꼭지점에 인접한 블록을 의미할 수 있다. 여기서, 현재 블록의 꼭지점에 인접한 블록이란, 현재 블록에 가로로 인접한 이웃 블록에 세로로 인접한 블록 또는 현재 블록에 세로로 인접한 이웃 블록에 가로로 인접한 블록일 수 있다. 주변 블록은 복원된 주변 블록을 의미할 수도 있다.

[103] 복원된 주변 블록(Reconstructed Neighbor Block): 현재 블록 주변에 공간적(Spatial)/시간적(Temporal)으로 이미 부호화 혹은 복호화된 주변 블록을 의미할 수 있다. 이때, 복원된 주변 블록은 복원된 주변 유닛을 의미할 수 있다. 복원된 공간적 주변 블록은 현재 픽처 내의 블록이면서 부호화 및/또는 복호화를 통해 이미 복원된 블록일 수 있다. 복원된 시간적 주변 블록은 참조 영상 내에서 현재 픽처의 현재 블록과 대응하는 위치의 복원된 블록 또는 그 주변 블록일 수 있다.

[104] 유닛 깊이(Depth): 유닛이 분할된 정도를 의미할 수 있다. 트리 구조(Tree Structure)에서 가장 상위 노드(Root Node)는 분할되지 않은 최초의 유닛에 대응할 수 있다. 가장 상위 노드는 루트 노드로 칭해질 수 있다. 또한, 가장 상위 노드는 최소의 깊이 값을 가질 수 있다. 이때, 가장 상위 노드는 레벨(Level) 0의 깊이를 가질 수 있다. 레벨 1의 깊이를 갖는 노드는 최초의 유닛이 한 번 분할됨에 따라 생성된 유닛을 나타낼 수 있다. 레벨 2의 깊이를 갖는 노드는 최초의 유닛이 두 번 분할됨에 따라 생성된 유닛을 나타낼 수 있다. 레벨 n의 깊이를 갖는 노드는 최초의 유닛이 n번 분할됨에 따라 생성된 유닛을 나타낼 수 있다. 리프 노드(Leaf Node)는 가장 하위의 노드일 수 있으며, 더 분할될 수 없는 노드일 수 있다. 리프 노드의 깊이는 최대 레벨일 수 있다. 예를 들면, 최대 레벨의 기정의된 값은 3일 수 있다. 루트 노드는 깊이가 가장 얕고, 리프 노드는 깊이가 가장 깊다고 할 수 있다. 또한, 유닛을 트리 구조로 표현했을 때 유닛이 존재하는 레벨이 유닛 깊이를 의미할 수 있다.

[105] 비트스트림(Bitstream): 부호화된 영상 정보를 포함하는 비트의 열을 의미할 수 있다.

[106] 파라미터 세트(Parameter Set): 비트스트림 내의 구조 중 헤더(header) 정보에 해당한다. 비디오 파라미터 세트(video parameter set), 시퀀스 파라미터 세트(sequence parameter set), 픽처 파라미터 세트(picture parameter set), 적응 파라미터 세트(adaptation parameter set) 중 적어도 하나가 파라미터 세트에 포함될 수 있다. 또한, 파라미터 세트는 타일 그룹, 슬라이스(slice) 헤더 및 타일(tile) 헤더 정보를 포함할 수도 있다. 또한, 상기 타일 그룹은 여러 타일을 포함하는 그룹을 의미할 수 있으며, 슬라이스와 동일한 의미일 수 있다.

[107] 적응 파라미터 세트는 서로 다른 픽처, 서브픽처, 슬라이스, 타일 그룹, 타일, 혹은 브릭에서 참조하여 공유될 수 있는 파라미터 세트를 의미할 수 있다. 또한, 픽처 내 서브픽처, 슬라이스, 타일 그룹, 타일, 혹은 브릭에서는 서로 다른 적응 파라미터 세트를 참조하여, 적응 파라미터 세트 내 정보를 사용할 수 있다.

[108] 또한, 적응 파라미터 세트는 픽처 내 서브픽처, 슬라이스, 타일 그룹, 타일, 혹은 브릭에서는 서로 다른 적응 파라미터 세트의 식별자를 사용하여 서로 다른 적응 파라미터 세트를 참조할 수 있다.

[109] 또한, 적응 파라미터 세트는 서브픽처 내 슬라이스, 타일 그룹, 타일, 혹은 브릭에서는 서로 다른 적응 파라미터 세트의 식별자를 사용하여 서로 다른 적응 파라미터 세트를 참조할 수 있다.

[110] 또한, 적응 파라미터 세트는 슬라이스 내 타일, 혹은 브릭에서는 서로 다른 적응 파라미터 세트의 식별자를 사용하여 서로 다른 적응 파라미터 세트를 참조할 수 있다.

[111] 또한, 적응 파라미터 세트는 타일 내 브릭에서는 서로 다른 적응 파라미터 세트의 식별자를 사용하여 서로 다른 적응 파라미터 세트를 참조할 수 있다.

[112] 상기 서브픽처의 파라미터 세트 혹은 헤더에 적응 파라미터 세트 식별자에 대한 정보를 포함하여, 해당 적응 파라미터 세트 식별자에 대응하는 적응 파라미터 세트를 서브픽처에서 사용할 수 있다.

[113] 상기 타일의 파라미터 세트 혹은 헤더에 적응 파라미터 세트 식별자에 대한 정보를 포함하여, 해당 적응 파라미터 세트 식별자에 대응하는 적응 파라미터 세트를 타일에서 사용할 수 있다.

[114] 상기 브릭의 헤더에 적응 파라미터 세트 식별자에 대한 정보를 포함하여, 해당 적응 파라미터 세트 식별자에 대응하는 적응 파라미터 세트를 브릭에서 사용할 수 있다.

[115] 상기 픽처는 하나 이상의 타일 행과 하나 이상의 타일 열로 분할될 수 있다.

[116] 상기 서브픽처는 픽처 내에서 하나 이상의 타일 행과 하나 이상의 타일 열로 분할될 수 있다. 상기 서브픽처는 픽처 내에서 직사각형/정사각형 형태를 가지는 영역이며, 하나 이상의 CTU를 포함할 수 있다. 또한, 하나의 서브픽처 내에는 적어도 하나 이상의 타일/브릭/슬라이스가 포함될 수 있다.

[117] 상기 타일은 픽처 내에서 직사각형/정사각형 형태를 가지는 영역이며, 하나 이상의 CTU를 포함할 수 있다. 또한, 타일은 하나 이상의 브릭으로 분할될 수 있다.

[118] 상기 브릭은 타일 내에서 하나 이상의 CTU 행을 의미할 수 있다. 타일은 하나 이상의 브릭으로 분할될 수 있고, 각 브릭은 적어도 하나 이상의 CTU 행을 가질 수 있다. 2개 이상으로 분할되지 않는 타일도 브릭을 의미할 수 있다.

[119] 상기 슬라이스는 픽처 내에서 하나 이상의 타일을 포함할 수 있고, 타일 내 하나 이상의 브릭을 포함할 수 있다.

[120] 파싱(Parsing): 비트스트림을 엔트로피 복호화하여 구문요소(Syntax Element)의

값을 결정하는 것을 의미하거나, 엔트로피 복호화 자체를 의미할 수 있다.

[121] 심볼(Symbol): 부호화/복호화 대상 유닛의 구문요소, 부호화 파라미터(coding parameter), 변환 계수(Transform Coefficient)의 값 등 중 적어도 하나를 의미할 수 있다. 또한, 심볼은 엔트로피 부호화의 대상 혹은 엔트로피 복호화의 결과를 의미할 수 있다.

[122] 예측 모드(Prediction Mode): 화면 내 예측으로 부호화/복호화되는 모드 또는 화면 간 예측으로 부호화/복호화되는 모드를 지시하는 정보일 수 있다.

[123] 예측 유닛(Prediction Unit): 화면 간 예측, 화면 내 예측, 화면 간 보상, 화면 내 보상, 움직임 보상 등 예측을 수행할 때의 기본 단위를 의미할 수 있다. 하나의 예측 유닛은 더 작은 크기를 가지는 복수의 파티션(Partition) 또는 복수의 하위 예측 유닛들로 분할 될 수도 있다. 복수의 파티션들 또한 예측 또는 보상의 수행에 있어서의 기본 단위일 수 있다. 예측 유닛의 분할에 의해 생성된 파티션 또한 예측 유닛일 수 있다.

[124] 예측 유닛 파티션(Prediction Unit Partition): 예측 유닛이 분할된 형태를 의미할 수 있다.

[125] 참조 영상 리스트(Reference Picture List): 화면 간 예측 혹은 움직임 보상에 사용되는 하나 이상의 참조 영상들을 포함하는 리스트를 의미할 수 있다. 참조 영상 리스트의 종류는 LC (List Combined), L0 (List 0), L1 (List 1), L2 (List 2), L3 (List 3) 등이 있을 수 있으며, 화면 간 예측에는 1개 이상의 참조 영상 리스트들이 사용될 수 있다.

[126] 화면 간 예측 지시자(Inter Prediction Indicator): 현재 블록의 화면 간 예측 방향(단방향 예측, 쌍방향 예측 등)을 의미할 수 있다. 또는, 현재 블록의 예측 블록을 생성할 때 사용되는 참조 영상의 개수를 의미할 수 있다. 또는, 현재 블록에 대해 화면 간 예측 혹은 움직임 보상을 수행할 때 사용되는 예측 블록의 개수를 의미할 수 있다.

[127] 예측 리스트 활용 플래그(prediction list utilization flag): 특정 참조 영상 리스트 내 적어도 하나의 참조 영상을 이용하여 예측 블록을 생성하는지 여부를 나타낸다. 예측 리스트 활용 플래그를 이용하여 화면 간 예측 지시자를 도출할 수 있고, 반대로 화면 간 예측 지시자를 이용하여 예측 리스트 활용 플래그를 도출할 수 있다. 예를 들어, 예측 리스트 활용 플래그가 제1 값인 0을 지시하는 경우, 해당 참조 영상 리스트 내 참조 영상을 이용하여 예측 블록을 생성하지 않는 것을 나타낼 수 있고, 제2 값인 1을 지시하는 경우, 해당 참조 영상 리스트를 이용하여 예측 블록을 생성할 수 있는 것을 나타낼 수 있다.

[128] 참조 영상 색인(Reference Picture Index): 참조 영상 리스트에서 특정 참조 영상을 지시하는 색인을 의미할 수 있다.

[129] 참조 영상(Reference Picture): 화면 간 예측 혹은 움직임 보상을 위해서 특정 블록이 참조하는 영상을 의미할 수 있다. 또는, 참조 영상은 화면 간 예측 또는 움직임 보상을 위해 현재 블록이 참조하는 참조 블록을 포함하는 영상일 수

있다. 이하, 용어 "참조 픽처" 및 "참조 영상"은 동일한 의미로 사용될 수 있으며, 서로 교체되어 사용될 수 있다.

[130] 움직임 벡터(Motion Vector): 화면 간 예측 혹은 움직임 보상에 사용되는 2차원 벡터일 수 있다. 움직임 벡터는 부호화/복호화 대상 블록과 참조 블록 사이의 오프셋을 의미할 수 있다. 예를 들어, (mvX, mvY)는 움직임 벡터를 나타낼 수 있다. mvX는 수평(horizontal) 성분, mvY는 수직(vertical) 성분을 나타낼 수 있다.

[131] 탐색 영역(Search Range): 탐색 영역은 화면 간 예측 중 움직임 벡터에 대한 탐색이 이루어지는 2차원의 영역일 수 있다. 예를 들면, 탐색 영역의 크기는 MxN일 수 있다. M 및 N은 각각 양의 정수일 수 있다.

[132] 움직임 벡터 후보(Motion Vector Candidate): 움직임 벡터를 예측할 때 예측 후보가 되는 블록 혹은 그 블록의 움직임 벡터를 의미할 수 있다. 또한, 움직임 벡터 후보는 움직임 벡터 후보 리스트에 포함될 수 있다.

[133] 움직임 벡터 후보 리스트(Motion Vector Candidate List): 하나 이상의 움직임 벡터 후보들을 이용하여 구성된 리스트를 의미할 수 있다.

[134] 움직임 벡터 후보 색인(Motion Vector Candidate Index): 움직임 벡터 후보 리스트 내의 움직임 벡터 후보를 가리키는 지시자를 의미할 수 있다. 움직임 벡터 예측기(Motion Vector Predictor)의 색인(index)일 수 있다.

[135] 움직임 정보(Motion Information): 움직임 벡터, 참조 영상 색인, 화면 간 예측 지시자 뿐만 아니라 예측 리스트 활용 플래그, 참조 영상 리스트 정보, 참조 영상, 움직임 벡터 후보, 움직임 벡터 후보 색인, 머지 후보, 머지 색인 등 중 적어도 하나를 포함하는 정보를 의미할 수 있다.

[136] 머지 후보 리스트(Merge Candidate List): 하나 이상의 머지 후보들을 이용하여 구성된 리스트를 의미할 수 있다.

[137] 머지 후보(Merge Candidate): 공간적 머지 후보, 시간적 머지 후보, 조합된 머지 후보, 조합 양예측 머지 후보, 제로 머지 후보 등을 의미할 수 있다. 머지 후보는 화면 간 예측 지시자, 각 리스트에 대한 참조 영상 색인, 움직임 벡터, 예측 리스트 활용 플래그, 화면 간 예측 지시자 등의 움직임 정보를 포함할 수 있다.

[138] 머지 색인(Merge Index): 머지 후보 리스트 내 머지 후보를 가리키는 지시자를 의미할 수 있다. 또한, 머지 색인은 공간적/시간적으로 현재 블록과 인접하게 복원된 블록들 중 머지 후보를 유도한 블록을 지시할 수 있다. 또한, 머지 색인은 머지 후보가 가지는 움직임 정보 중 적어도 하나를 지시할 수 있다.

[139] 변환 유닛(Transform Unit): 변환, 역변환, 양자화, 역양자화, 변환 계수 부호화/복호화와 같이 잔여 신호(residual signal) 부호화/복호화를 수행할 때의 기본 단위를 의미할 수 있다. 하나의 변환 유닛은 분할되어 더 작은 크기를 가지는 복수의 하위 변환 유닛들로 분할될 수 있다. 여기서, 변환/역변환은 1차 변환/역변환 및 2차 변환/역변환 중 적어도 하나 이상을 포함할 수 있다.

[140] 스케일링(Scaling): 양자화된 레벨에 인수를 곱하는 과정을 의미할 수 있다. 양자화된 레벨에 대한 스케일링의 결과로 변환 계수를 생성할 수 있다.

스케일링을 역양자화(dequantization)라고도 부를 수 있다.

[141] 양자화 매개변수(Quantization Parameter): 양자화에서 변환 계수를 이용하여 양자화된 레벨(quantized level)을 생성할 때 사용하는 값을 의미할 수 있다. 또는, 역양자화에서 양자화된 레벨을 스케일링하여 변환 계수를 생성할 때 사용하는 값을 의미할 수도 있다. 양자화 매개변수는 양자화 스텝 크기(step size)에 매핑된 값일 수 있다.

[142] 잔여 양자화 매개변수(Delta Quantization Parameter): 예측된 양자화 매개변수와 부호화/복호화 대상 유닛의 양자화 매개변수의 차분(difference) 값을 의미할 수 있다.

[143] 스캔(Scan): 유닛, 블록 혹은 행렬 내 계수의 순서를 정렬하는 방법을 의미할 수 있다. 예를 들어, 2차원 배열을 1차원 배열 형태로 정렬하는 것을 스캔이라고 한다. 또는, 1차원 배열을 2차원 배열 형태로 정렬하는 것도 스캔 혹은 역 스캔(Inverse Scan)이라고 부를 수 있다.

[144] 변환 계수(Transform Coefficient): 부호화기에서 변환을 수행하고 나서 생성된 계수 값을 의미할 수 있다. 또는, 복호화기에서 엔트로피 복호화 및 역양자화 중 적어도 하나를 수행하고 나서 생성된 계수 값을 의미할 수도 있다. 변환 계수 또는 잔여 신호에 양자화를 적용한 양자화된 레벨 또는 양자화된 변환 계수 레벨도 변환 계수의 의미에 포함될 수 있다.

[145] 양자화된 레벨(Quantized Level): 부호화기에서 변환 계수 또는 잔여 신호에 양자화를 수행하여 생성된 값을 의미할 수 있다. 또는, 복호화기에서 역양자화를 수행하기 전 역양자화의 대상이 되는 값을 의미할 수도 있다. 유사하게, 변환 및 양자화의 결과인 양자화된 변환 계수 레벨도 양자화된 레벨의 의미에 포함될 수 있다.

[146] 넌제로 변환 계수(Non-zero Transform Coefficient): 값의 크기가 0이 아닌 변환 계수 혹은 값의 크기가 0이 아닌 변환 계수 레벨 혹은 양자화된 레벨을 의미할 수 있다.

[147] 양자화 행렬(Quantization Matrix): 영상의 주관적 화질 혹은 객관적 화질을 향상시키기 위해서 양자화 혹은 역양자화 과정에서 이용하는 행렬을 의미할 수 있다. 양자화 행렬을 스케일링 리스트(scaling list)라고도 부를 수 있다.

[148] 양자화 행렬 계수(Quantization Matrix Coefficient): 양자화 행렬 내의 각 원소(element)를 의미할 수 있다. 양자화 행렬 계수를 행렬 계수(matrix coefficient)라고도 할 수 있다.

[149] 기본 행렬(Default Matrix): 부호화기와 복호화기에서 미리 정의되어 있는 소정의 양자화 행렬을 의미할 수 있다.

[150] 비 기본 행렬(Non-default Matrix): 부호화기와 복호화기에서 미리 정의되지 않고, 사용자에 의해서 시그널링되는 양자화 행렬을 의미할 수 있다.

[151] 통계값(statistic value): 연산 가능한 특정 값들을 가지는 변수, 부호화 파라미터, 상수 등 적어도 하나에 대한 통계값은 해당 특정 값들의 평균값, 가중평균값,

가중합값, 최소값, 최대값, 최빈값, 중간값, 보간값 중 적어도 하나 이상일 수 있다.

[152] 도 1은 본 발명이 적용되는 부호화 장치의 일 실시예에 따른 구성을 나타내는 블록도이다.

[153] 부호화 장치(100)는 인코더, 비디오 부호화 장치 또는 영상 부호화 장치일 수 있다. 비디오는 하나 이상의 영상들을 포함할 수 있다. 부호화 장치(100)는 하나 이상의 영상들을 순차적으로 부호화할 수 있다.

[154] 도 1을 참조하면, 부호화 장치(100)는 움직임 예측부(111), 움직임 보상부(112), 인트라 예측부(120), 스위치(115), 감산기(125), 변환부(130), 양자화부(140), 엔트로피 부호화부(150), 역양자화부(160), 역변환부(170), 가산기(175), 필터부(180) 및 참조 픽처 버퍼(190)를 포함할 수 있다.

[155] 부호화 장치(100)는 입력 영상에 대해 인트라 모드 및/또는 인터 모드로 부호화를 수행할 수 있다. 또한, 부호화 장치(100)는 입력 영상에 대한 부호화를 통해 부호화된 정보를 포함하는 비트스트림을 생성할 수 있고, 생성된 비트스트림을 출력할 수 있다. 생성된 비트스트림은 컴퓨터 판독가능한 기록 매체에 저장될 수 있거나, 유/무선 전송 매체를 통해 스트리밍될 수 있다. 예측 모드로 인트라 모드가 사용되는 경우 스위치(115)는 인트라로 전환될 수 있고, 예측 모드로 인터 모드가 사용되는 경우 스위치(115)는 인터로 전환될 수 있다. 여기서 인트라 모드는 화면 내 예측 모드를 의미할 수 있으며, 인터 모드는 화면 간 예측 모드를 의미할 수 있다. 부호화 장치(100)는 입력 영상의 입력 블록에 대한 예측 블록을 생성할 수 있다. 또한, 부호화 장치(100)는 예측 블록이 생성된 후, 입력 블록 및 예측 블록의 차분(residual)을 사용하여 잔여 블록을 부호화할 수 있다. 입력 영상은 현재 부호화의 대상인 현재 영상으로 칭해질 수 있다. 입력 블록은 현재 부호화의 대상인 현재 블록 혹은 부호화 대상 블록으로 칭해질 수 있다.

[156] 예측 모드가 인트라 모드인 경우, 인트라 예측부(120)는 현재 블록의 주변에 이미 부호화/복호화된 블록의 샘플을 참조 샘플로서 이용할 수 있다. 인트라 예측부(120)는 참조 샘플을 이용하여 현재 블록에 대한 공간적 예측을 수행할 수 있고, 공간적 예측을 통해 입력 블록에 대한 예측 샘플들을 생성할 수 있다. 여기서 인트라 예측은 화면 내 예측을 의미할 수 있다.

[157] 예측 모드가 인터 모드인 경우, 움직임 예측부(111)는, 움직임 예측 과정에서 참조 영상으로부터 입력 블록과 가장 매치가 잘 되는 영역을 검색할 수 있고, 검색된 영역을 이용하여 움직임 벡터를 도출할 수 있다. 이때, 상기 영역으로 탐색 영역을 사용할 수 있다. 참조 영상은 참조 픽처 버퍼(190)에 저장될 수 있다. 여기서, 참조 영상에 대한 부호화/복호화가 처리되었을 때 참조 픽처 버퍼(190)에 저장될 수 있다.

[158] 움직임 보상부(112)는 움직임 벡터를 이용하는 움직임 보상을 수행함으로써 현재 블록에 대한 예측 블록을 생성할 수 있다. 여기서 인터 예측은 화면 간 예측

혹은 움직임 보상을 의미할 수 있다.

[159] 상기 움직임 예측부(111)와 움직임 보상부(112)는 움직임 벡터의 값이 정수 값을 가지지 않을 경우에 참조 영상 내의 일부 영역에 대해 보간 필터(Interpolation Filter)를 적용하여 예측 블록을 생성할 수 있다. 화면 간 예측 혹은 움직임 보상을 수행하기 위해 부호화 유닛을 기준으로 해당 부호화 유닛에 포함된 예측 유닛의 움직임 예측 및 움직임 보상 방법이 스킵 모드(Skip Mode), 머지 모드(Merge Mode), 향상된 움직임 벡터 예측(Advanced Motion Vector Prediction; AMVP) 모드, 현재 픽처 참조 모드 중 어떠한 방법인지 여부를 판단할 수 있고, 각 모드에 따라 화면 간 예측 혹은 움직임 보상을 수행할 수 있다.

[160] 감산기(125)는 입력 블록 및 예측 블록의 차분을 사용하여 잔여 블록을 생성할 수 있다. 잔여 블록은 잔여 신호로 칭해질 수도 있다. 잔여 신호는 원 신호 및 예측 신호 간의 차이(difference)를 의미할 수 있다. 또는, 잔여 신호는 원신호 및 예측 신호 간의 차이를 변환(transform)하거나, 양자화하거나, 또는 변환 및 양자화함으로써 생성된 신호일 수 있다. 잔여 블록은 블록 단위의 잔여 신호일 수 있다.

[161] 변환부(130)는 잔여 블록에 대해 변환(transform)을 수행하여 변환 계수(transform coefficient)를 생성할 수 있고, 생성된 변환 계수를 출력할 수 있다. 여기서, 변환 계수는 잔여 블록에 대한 변환을 수행함으로써 생성된 계수 값일 수 있다. 변환 생략(transform skip) 모드가 적용되는 경우, 변환부(130)는 잔여 블록에 대한 변환을 생략할 수도 있다.

[162] 변환 계수 또는 잔여 신호에 양자화를 적용함으로써 양자화된 레벨(quantized level)이 생성될 수 있다. 이하, 실시예들에서는 양자화된 레벨도 변환 계수로 칭해질 수 있다.

[163] 양자화부(140)는 변환 계수 또는 잔여 신호를 양자화 매개변수에 따라 양자화함으로써 양자화된 레벨을 생성할 수 있고, 생성된 양자화된 레벨을 출력할 수 있다. 이때, 양자화부(140)에서는 양자화 행렬을 사용하여 변환 계수를 양자화할 수 있다.

[164] 엔트로피 부호화부(150)는, 양자화부(140)에서 산출된 값들 또는 부호화 과정에서 산출된 부호화 파라미터(Coding Parameter) 값들 등에 대하여 확률 분포에 따른 엔트로피 부호화를 수행함으로써 비트스트림(bitstream)을 생성할 수 있고, 비트스트림을 출력할 수 있다. 엔트로피 부호화부(150)는 영상의 샘플에 관한 정보 및 영상의 복호화를 위한 정보에 대한 엔트로피 부호화를 수행할 수 있다. 예를 들면, 영상의 복호화를 위한 정보는 구문요소(syntax element) 등을 포함할 수 있다.

[165] 엔트로피 부호화가 적용되는 경우, 높은 발생 확률을 갖는 심볼(symbol)에 적은 수의 비트가 할당되고 낮은 발생 확률을 갖는 심볼에 많은 수의 비트가 할당되어 심볼이 표현됨으로써, 부호화 대상 심볼들에 대한 비트열의 크기가 감소될 수 있다. 엔트로피 부호화부(150)는 엔트로피 부호화를 위해 지수 골롬(exponential

Golomb), CAVLC(Context-Adaptive Variable Length Coding), CABAC(Context-Adaptive Binary Arithmetic Coding)과 같은 부호화 방법을 사용할 수 있다. 예를 들면, 엔트로피 부호화부(150)는 가변 길이 부호화(Variable Length Coding/Code; VLC) 테이블을 이용하여 엔트로피 부호화를 수행할 수 있다. 또한 엔트로피 부호화부(150)는 대상 심볼의 이진화(binarization) 방법 및 대상 심볼/빈(bin)의 확률 모델(probability model)을 도출한 후, 도출된 이진화 방법, 확률 모델, 문맥 모델(Context Model)을 사용하여 산술 부호화를 수행할 수도 있다.

[166] 엔트로피 부호화부(150)는 변환 계수 레벨(양자화된 레벨)을 부호화하기 위해 변환 계수 스캐닝(Transform Coefficient Scanning) 방법을 통해 2차원의 블록 형태(form) 계수를 1차원의 벡터 형태로 변경할 수 있다.

[167] 부호화 파라미터(Coding Parameter)는 구문요소와 같이 부호화기에서 부호화되어 복호화기로 시그널링되는 정보(플래그, 색인 등)뿐만 아니라, 부호화 과정 혹은 복호화 과정에서 유도되는 정보를 포함할 수 있으며, 영상을 부호화하거나 복호화할 때 필요한 정보를 의미할 수 있다. 예를 들어, 유닛/블록 크기, 유닛/블록 깊이, 유닛/블록 분할 정보, 유닛/블록 형태, 유닛/블록 분할 구조, 쿼드트리 형태의 분할 여부, 이진트리 형태의 분할 여부, 이진트리 형태의 분할 방향(가로 방향 혹은 세로 방향), 이진트리 형태의 분할 형태(대칭 분할 혹은 비대칭 분할), 3분할트리 형태의 분할 여부, 3분할트리 형태의 분할 방향(가로 방향 혹은 세로 방향), 3분할트리 형태의 분할 형태(대칭 분할 혹은 비대칭 분할), 복합형트리 형태의 분할 여부, 복합형트리 형태의 분할 방향(가로 방향 혹은 세로 방향), 복합형트리 형태의 분할 형태(대칭 분할 혹은 비대칭 분할), 복합형트리 형태의 분할 트리(이진트리 혹은 3분할 트리), 예측 모드(화면 내 예측 또는 화면 간 예측), 화면 내 휘도 예측 모드/방향, 화면 내 색차 예측 모드/방향, 화면 내 분할 정보, 화면 간 분할 정보, 부호화 블록 분할 플래그, 예측 블록 분할 플래그, 변환 블록 분할 플래그, 참조 샘플 필터링 방법, 참조 샘플 필터 탭, 참조 샘플 필터 계수, 예측 블록 필터링 방법, 예측 블록 필터 탭, 예측 블록 필터 계수, 예측 블록 경계 필터링 방법, 예측 블록 경계 필터 탭, 예측 블록 경계 필터 계수, 화면 내 예측 모드, 화면 간 예측 모드, 움직임 정보, 움직임 벡터, 움직임 벡터 차분, 참조 영상 색인, 화면 간 예측 방향, 화면 간 예측 지시자, 예측 리스트 활용 플래그, 참조 영상 리스트, 참조 영상, 움직임 벡터 예측 색인, 움직임 벡터 예측 후보, 움직임 벡터 후보 리스트, 머지 모드 사용 여부, 머지 색인, 머지 후보, 머지 후보 리스트, 스킵(skip) 모드 사용 여부, 보간 필터 종류, 보간 필터 탭, 보간 필터 계수, 움직임 벡터 크기, 움직임 벡터 표현 정확도, 변환 종류, 변환 크기, 1차 변환 사용 여부 정보, 2차 변환 사용 여부 정보, 1차 변환 색인, 2차 변환 색인, 잔여 신호 유무 정보, 부호화 블록 패턴(Coded Block Pattern), 부호화 블록 플래그(Coded Block Flag), 양자화 매개변수, 잔여 양자화 매개변수, 양자화 행렬, 화면 내 루프 필터 적용 여부, 화면 내 루프 필터 계수,

화면 내 루프 필터 탭, 화면 내 루프 필터 모양/형태, 디블록킹 필터 적용 여부, 디블록킹 필터 계수, 디블록킹 필터 탭, 디블록킹 필터 강도, 디블록킹 필터 모양/형태, 적응적 샘플 오프셋 적용 여부, 적응적 샘플 오프셋 값, 적응적 샘플 오프셋 카테고리, 적응적 샘플 오프셋 종류, 적응적 루프 필터 적용 여부, 적응적 루프 필터 계수, 적응적 루프 필터 탭, 적응적 루프 필터 모양/형태, 이진화/역이진화 방법, 문맥 모델 결정 방법, 문맥 모델 업데이트 방법, 레귤러 모드 수행 여부, 바이패스 모드 수행 여부, 문맥 빈, 바이패스 빈, 중요 계수 플래그, 마지막 중요 계수 플래그, 계수 그룹 단위 부호화 플래그, 마지막 중요 계수 위치, 계수 값이 1보다 큰지에 대한 플래그, 계수 값이 2보다 큰지에 대한 플래그, 계수 값이 3보다 큰지에 대한 플래그, 나머지 계수 값 정보, 부호(sign) 정보, 복원된 휘도 샘플, 복원된 색차 샘플, 잔여 휘도 샘플, 잔여 색차 샘플, 휘도 변환 계수, 색차 변환 계수, 휘도 양자화된 레벨, 색차 양자화된 레벨, 변환 계수 레벨 스캐닝 방법, 복호화기 측면 움직임 벡터 탐색 영역의 크기, 복호화기 측면 움직임 벡터 탐색 영역의 형태, 복호화기 측면 움직임 벡터 탐색 횟수, CTU 크기 정보, 최소 블록 크기 정보, 최대 블록 크기 정보, 최대 블록 깊이 정보, 최소 블록 깊이 정보, 영상 디스플레이/출력 순서, 슬라이스 식별 정보, 슬라이스 타입, 슬라이스 분할 정보, 타일 그룹 식별 정보, 타일 그룹 타입, 타일 그룹 분할 정보, 타일 식별 정보, 타일 타입, 타일 분할 정보, 픽처 타입, 입력 샘플 비트 심도, 복원 샘플 비트 심도, 잔여 샘플 비트 심도, 변환 계수 비트 심도, 양자화된 레벨 비트 심도, 휘도 신호에 대한 정보, 색차 신호에 대한 정보 중 적어도 하나의 값 또는 조합된 형태가 부호화 파라미터에 포함될 수 있다.

[168] 여기서, 플래그 혹은 색인을 시그널링(signaling)한다는 것은 인코더에서는 해당 플래그 혹은 색인을 엔트로피 부호화(Entropy Encoding)하여 비트스트림(Bitstream)에 포함하는 것을 의미할 수 있고, 디코더에서는 비트스트림으로부터 해당 플래그 혹은 색인을 엔트로피 복호화(Entropy Decoding)하는 것을 의미할 수 있다.

[169] 부호화 장치(100)가 인터 예측을 통한 부호화를 수행할 경우, 부호화된 현재 영상은 이후에 처리되는 다른 영상에 대한 참조 영상으로서 사용될 수 있다. 따라서, 부호화 장치(100)는 부호화된 현재 영상을 다시 복원 또는 복호화할 수 있고, 복원 또는 복호화된 영상을 참조 영상으로 참조 픽처 버퍼(190)에 저장할 수 있다.

[170] 양자화된 레벨은 역양자화부(160)에서 역양자화(dequantization)될 수 있고. 역변환부(170)에서 역변환(inverse transform)될 수 있다. 역양자화 및/또는 역변환된 계수는 가산기(175)를 통해 예측 블록과 합해질 수 있다, 역양자화 및/또는 역변환된 계수와 예측 블록을 합함으로써 복원 블록(reconstructed block)이 생성될 수 있다. 여기서, 역양자화 및/또는 역변환된 계수는 역양자화 및 역변환 중 적어도 하나 이상이 수행된 계수를 의미하며, 복원된 잔여 블록을 의미할 수 있다.

[171] 복원 블록은 필터부(180)를 거칠 수 있다. 필터부(180)는 디블록킹 필터(deblocking filter), 샘플 적응적 오프셋(Sample Adaptive Offset; SAO), 적응적 루프 필터(Adaptive Loop Filter; ALF) 등 적어도 하나를 복원 샘플, 복원 블록 또는 복원 영상에 적용할 수 있다. 필터부(180)는 루프내 필터(in-loop filter)로 칭해질 수도 있다.

[172] 디블록킹 필터는 블록들 간의 경계에서 발생한 블록 왜곡을 제거할 수 있다. 디블록킹 필터를 수행할지 여부를 판단하기 위해 블록에 포함된 몇 개의 열 또는 행에 포함된 샘플을 기초로 현재 블록에 디블록킹 필터 적용할지 여부를 판단할 수 있다. 블록에 디블록킹 필터를 적용하는 경우 필요한 디블록킹 필터링 강도에 따라 서로 다른 필터를 적용할 수 있다.

[173] 샘플 적응적 오프셋을 이용하여 부호화 에러를 보상하기 위해 샘플값에 적정 오프셋(offset) 값을 더할 수 있다. 샘플 적응적 오프셋은 디블록킹을 수행한 영상에 대해 샘플 단위로 원본 영상과의 오프셋을 보정할 수 있다. 영상에 포함된 샘플을 일정한 수의 영역으로 구분한 후 오프셋을 수행할 영역을 결정하고 해당 영역에 오프셋을 적용하는 방법 또는 각 샘플의 에지 정보를 고려하여 오프셋을 적용하는 방법을 사용할 수 있다.

[174] 적응적 루프 필터는 복원 영상 및 원래의 영상을 비교한 값에 기반하여 필터링을 수행할 수 있다. 영상에 포함된 샘플을 소정의 그룹으로 나눈 후 해당 그룹에 적용될 필터를 결정하여 그룹마다 차별적으로 필터링을 수행할 수 있다. 적응적 루프 필터를 적용할지 여부에 관련된 정보는 부호화 유닛(Coding Unit, CU) 별로 시그널링될 수 있고, 각각의 블록에 따라 적용될 적응적 루프 필터의 모양 및 필터 계수는 달라질 수 있다.

[175] 필터부(180)를 거친 복원 블록 또는 복원 영상은 참조 픽처 버퍼(190)에 저장될 수 있다. 필터부(180)를 거친 복원 블록은 참조 영상의 일부일 수 있다. 말하자면, 참조 영상은 필터부(180)를 거친 복원 블록들로 구성된 복원 영상일 수 있다. 저장된 참조 영상은 이후 화면 간 예측 혹은 움직임 보상에 사용될 수 있다.

[176] 도 2는 본 발명이 적용되는 복호화 장치의 일 실시예에 따른 구성을 나타내는 블록도이다.

[177] 복호화 장치(200)는 디코더, 비디오 복호화 장치 또는 영상 복호화 장치일 수 있다.

[178] 도 2를 참조하면, 복호화 장치(200)는 엔트로피 복호화부(210), 역양자화부(220), 역변환부(230), 인트라 예측부(240), 움직임 보상부(250), 가산기(255), 필터부(260) 및 참조 픽처 버퍼(270)를 포함할 수 있다.

[179] 복호화 장치(200)는 부호화 장치(100)에서 출력된 비트스트림을 수신할 수 있다. 복호화 장치(200)는 컴퓨터 판독가능한 기록 매체에 저장된 비트스트림을 수신하거나, 유/무선 전송 매체를 통해 스트리밍되는 비트스트림을 수신할 수 있다. 복호화 장치(200)는 비트스트림에 대하여 인트라 모드 또는 인터 모드로 복호화를 수행할 수 있다. 또한, 복호화 장치(200)는 복호화를 통해 복원된 영상

또는 복호화된 영상을 생성할 수 있고, 복원된 영상 또는 복호화된 영상을 출력할 수 있다.

[180] 복호화에 사용되는 예측 모드가 인트라 모드인 경우 스위치가 인트라로 전환될 수 있다. 복호화에 사용되는 예측 모드가 인터 모드인 경우 스위치가 인터로 전환될 수 있다.

[181] 복호화 장치(200)는 입력된 비트스트림을 복호화하여 복원된 잔여 블록(reconstructed residual block)을 획득할 수 있고, 예측 블록을 생성할 수 있다. 복원된 잔여 블록 및 예측 블록이 획득되면, 복호화 장치(200)는 복원된 잔여 블록과 및 예측 블록을 더함으로써 복호화 대상이 되는 복원 블록을 생성할 수 있다. 복호화 대상 블록은 현재 블록으로 칭해질 수 있다.

[182] 엔트로피 복호화부(210)는 비트스트림에 대한 확률 분포에 따른 엔트로피 복호화를 수행함으로써 심볼들을 생성할 수 있다. 생성된 심볼들은 양자화된 레벨 형태의 심볼을 포함할 수 있다. 여기서, 엔트로피 복호화 방법은 상술된 엔트로피 부호화 방법의 역과정일 수 있다.

[183] 엔트로피 복호화부(210)는 변환 계수 레벨(양자화된 레벨)을 복호화하기 위해 변환 계수 스캐닝 방법을 통해 1차원의 벡터 형태 계수를 2차원의 블록 형태로 변경할 수 있다.

[184] 양자화된 레벨은 역양자화부(220)에서 역양자화될 수 있고, 역변환부(230)에서 역변환될 수 있다. 양자화된 레벨은 역양자화 및/또는 역변환이 수행된 결과로서, 복원된 잔여 블록으로 생성될 수 있다. 이때, 역양자화부(220)는 양자화된 레벨에 양자화 행렬을 적용할 수 있다.

[185] 인트라 모드가 사용되는 경우, 인트라 예측부(240)는 복호화 대상 블록 주변의 이미 복호화된 블록의 샘플값을 이용하는 공간적 예측을 현재 블록에 대해 수행함으로써 예측 블록을 생성할 수 있다.

[186] 인터 모드가 사용되는 경우, 움직임 보상부(250)는 움직임 벡터 및 참조 픽처 버퍼(270)에 저장되어 있는 참조 영상을 이용하는 움직임 보상을 현재 블록에 대해 수행함으로써 예측 블록을 생성할 수 있다. 상기 움직임 보상부(250)는 움직임 벡터의 값이 정수 값을 가지지 않을 경우에 참조 영상 내의 일부 영역에 대해 보간 필터를 적용하여 예측 블록을 생성할 수 있다. 움직임 보상을 수행하기 위해 부호화 유닛을 기준으로 해당 부호화 유닛에 포함된 예측 유닛의 움직임 보상 방법이 스킵 모드, 머지 모드, AMVP 모드, 현재 픽처 참조 모드 중 어떠한 방법인지 여부를 판단할 수 있고, 각 모드에 따라 움직임 보상을 수행할 수 있다.

[187] 가산기(255)는 복원된 잔여 블록 및 예측 블록을 가산하여 복원 블록을 생성할 수 있다. 필터부(260)는 디블록킹 필터, 샘플 적응적 오프셋 및 적응적 루프 필터 등 적어도 하나를 복원 블록 또는 복원 영상에 적용할 수 있다. 필터부(260)는 복원 영상을 출력할 수 있다. 복원 블록 또는 복원 영상은 참조 픽처 버퍼(270)에 저장되어 인터 예측에 사용될 수 있다. 필터부(260)를 거친 복원 블록은 참조

영상의 일부일 수 있다. 말하자면, 참조 영상은 필터부(260)를 거친 복원 블록들로 구성된 복원 영상일 수 있다. 저장된 참조 영상은 이후 화면 간 예측 혹은 움직임 보상에 사용될 수 있다.

[188] 도 3은 영상을 부호화 및 복호화할 때의 영상의 분할 구조를 개략적으로 설명하기 위한 도면이다. 도 3은 하나의 유닛이 복수의 하위 유닛으로 분할되는 실시예를 개략적으로 나타낸다.

[189] 영상을 효율적으로 분할하기 위해, 부호화 및 복호화에 있어서, 부호화 유닛(Coding Unit; CU)이 사용될 수 있다. 영상 부호화/복호화의 기본 단위로서 부호화 유닛이 사용될 수 있다. 또한, 영상 부호화/복호화 시 화면 내 예측 모드 및 화면 간 예측 모드가 구분되는 단위로 부호화 유닛을 사용할 수 있다. 부호화 유닛은 예측, 변환, 양자화, 역변환, 역양자화, 또는 변환 계수의 부호화/복호화의 과정을 위해 사용되는 기본 단위일 수 있다.

[190] 도 3을 참조하면, 영상(300)은 최대 부호화 유닛(Largest Coding Unit; LCU) 단위로 순차적으로 분할되고, LCU 단위로 분할 구조가 결정된다. 여기서, LCU는 부호화 트리 유닛(Coding Tree Unit; CTU)과 동일한 의미로 사용될 수 있다. 유닛의 분할은 유닛에 해당하는 블록의 분할을 의미할 수 있다. 블록 분할 정보에는 유닛의 깊이(depth)에 관한 정보가 포함될 수 있다. 깊이 정보는 유닛이 분할되는 회수 및/또는 정도를 나타낼 수 있다. 하나의 유닛은 트리 구조(tree structure)를 기초로 깊이 정보를 가지고 계층적으로 복수의 하위 유닛들로 분할될 수 있다. 말하자면, 유닛 및 상기의 유닛의 분할에 의해 생성된 하위 유닛은 노드 및 상기의 노드의 자식 노드에 각각 대응할 수 있다. 각각의 분할된 하위 유닛은 깊이 정보를 가질 수 있다. 깊이 정보는 CU의 크기를 나타내는 정보일 수 있고, 각 CU마다 저장될 수 있다. 유닛 깊이는 유닛이 분할된 회수 및/또는 정도를 나타내므로, 하위 유닛의 분할 정보는 하위 유닛의 크기에 관한 정보를 포함할 수도 있다.

[191] 분할 구조는 CTU(310) 내에서의 부호화 유닛(Coding Unit; CU)의 분포를 의미할 수 있다. 이러한 분포는 하나의 CU를 복수(2, 4, 8, 16 등을 포함하는 2 이상의 양의 정수)의 CU들로 분할할지 여부에 따라 결정할 수 있다. 분할에 의해 생성된 CU의 가로 크기 및 세로 크기는 각각 분할 전의 CU의 가로 크기의 절반 및 세로 크기의 절반이거나, 분할된 개수에 따라 분할 전의 CU의 가로 크기보다 작은 크기 및 세로 크기보다 작은 크기를 가질 수 있다. CU는 복수의 CU로 재귀적으로 분할될 수 있다. 재귀적 분할에 의해, 분할된 CU의 가로 크기 및 세로 크기 중 적어도 하나의 크기가 분할 전의 CU의 가로 크기 및 세로 크기 중 적어도 하나에 비해 감소될 수 있다. CU의 분할은 기정의된 깊이 또는 기정의된 크기까지 재귀적으로 이루어질 수 있다. 예컨대, CTU의 깊이는 0일 수 있고, 최소 부호화 유닛(Smallest Coding Unit; SCU)의 깊이는 기정의된 최대 깊이일 수 있다. 여기서, CTU는 상술된 것과 같이 최대의 부호화 유닛 크기를 가지는 부호화 유닛일 수 있고, SCU는 최소의 부호화 유닛 크기를 가지는 부호화 유닛일

수 있다. CTU(310)로부터 분할이 시작되고, 분할에 의해 CU의 가로 크기 및/또는 세로 크기가 줄어들 때마다 CU의 깊이는 1씩 증가한다. 예를 들면, 각각의 깊이 별로, 분할되지 않는 CU는 2Nx2N 크기를 가질 수 있다. 또한, 분할되는 CU의 경우, 2Nx2N 크기의 CU가 NxN 크기를 가지는 4개의 CU들로 분할될 수 있다. N의 크기는 깊이가 1씩 증가할 때마다 절반으로 감소할 수 있다.

[192] 또한, CU가 분할되는지 여부에 대한 정보는 CU의 분할 정보를 통해 표현될 수 있다. 분할 정보는 1비트의 정보일 수 있다. SCU를 제외한 모든 CU는 분할 정보를 포함할 수 있다. 예를 들면, 분할 정보의 값이 제1 값이면, CU가 분할되지 않을 수 있고, 분할 정보의 값이 제2 값이면, CU가 분할될 수 있다.

[193] 도 3을 참조하면, 깊이가 0인 CTU는 64x64 블록일 수 있다. 0은 최소 깊이일 수 있다. 깊이가 3인 SCU는 8x8 블록일 수 있다. 3은 최대 깊이일 수 있다. 32x32 블록 및 16x16 블록의 CU는 각각 깊이 1 및 깊이 2로 표현될 수 있다.

[194] 예를 들어, 하나의 부호화 유닛이 4개의 부호화 유닛으로 분할 될 경우, 분할된 4개의 부호화 유닛의 가로 및 세로 크기는 분할되기 전 부호화 유닛의 가로 및 세로 크기와 비교하여 각각 절반의 크기를 가질 수 있다. 일 예로, 32x32 크기의 부호화 유닛이 4개의 부호화 유닛으로 분할 될 경우, 분할된 4개의 부호화 유닛은 각각 16x16의 크기를 가질 수 있다. 하나의 부호화 유닛이 4개의 부호화 유닛으로 분할 될 경우, 부호화 유닛은 쿼드트리(quad-tree) 형태로 분할(쿼드트리 분할, quad-tree partition)되었다고 할 수 있다.

[195] 예를 들어, 하나의 부호화 유닛이 2개의 부호화 유닛으로 분할 될 경우, 분할된 2개의 부호화 유닛의 가로 혹은 세로 크기는 분할되기 전 부호화 유닛의 가로 혹은 세로 크기와 비교하여 절반의 크기를 가질 수 있다. 일 예로, 32x32 크기의 부호화 유닛이 2개의 부호화 유닛으로 세로로 분할 될 경우, 분할된 2개의 부호화 유닛은 각각 16x32의 크기를 가질 수 있다. 일 예로, 8x32 크기의 부호화 유닛이 2개의 부호화 유닛으로 가로로 분할 될 경우, 분할된 2개의 부호화 유닛은 각각 8x16의 크기를 가질 수 있다. 하나의 부호화 유닛이 2개의 부호화 유닛으로 분할 될 경우, 부호화 유닛은 이진트리(binary-tree) 형태로 분할(이진트리 분할, binary-tree partition)되었다고 할 수 있다.

[196] 예를 들어, 하나의 부호화 유닛이 3개의 부호화 유닛으로 분할 될 경우, 분할되기 전 부호화 유닛의 가로 혹은 세로 크기를 1:2:1의 비율로 분할함으로써, 3개의 부호화 유닛으로 분할 할 수 있다. 일 예로, 16x32 크기의 부호화 유닛이 3개의 부호화 유닛으로 가로로 분할 될 경우, 분할된 3개의 부호화 유닛은 상측부터 각각 16x8, 16x16 및 16x8의 크기를 가질 수 있다. 일 예로, 32x32 크기의 부호화 유닛이 3개의 부호화 유닛으로 세로로 분할 될 경우, 분할된 3개의 부호화 유닛은 좌측부터 각각 8x32, 16x32 및 8x32의 크기를 가질 수 있다. 하나의 부호화 유닛이 3개의 부호화 유닛으로 분할 될 경우, 부호화 유닛은 3분할트리(ternary-tree) 형태로 분할(3분할트리 분할, ternary-tree partition)되었다고 할 수 있다.

[197] 도 3의 CTU(320)는 쿼드트리 분할, 이진트리 분할 및 3분할트리 분할이 모두 적용된 CTU의 일 예이다.

[198] 전술한 바와 같이, CTU를 분할하기 위해, 쿼드트리 분할, 이진트리 분할 및 3분할트리 분할 중 적어도 하나가 적용될 수 있다. 각각의 분할은 소정의 우선순위에 기초하여 적용될 수 있다. 예컨대, CTU에 대해 쿼드트리 분할이 우선적으로 적용될 수 있다. 더 이상 쿼드트리 분할될 수 없는 부호화 유닛은 쿼드트리의 리프 노드에 해당될 수 있다. 쿼드트리의 리프 노드에 해당하는 부호화 유닛은 이진트리 및/또는 3분할트리의 루트 노드가 될 수 있다. 즉, 쿼드트리의 리프 노드에 해당하는 부호화 유닛은 이진트리 분할되거나 3분할트리 분할되거나 또는 더 이상 분할되지 않을 수 있다. 이때, 쿼드트리의 리프 노드에 해당하는 부호화 유닛을 이진트리 분할하거나 3분할트리 분할하여 생성된 부호화 유닛에 대해서는 다시 쿼드트리 분할이 수행되지 않도록 함으로써, 블록의 분할 및/또는 분할 정보의 시그널링을 효과적으로 수행할 수 있다.

[199] 쿼드트리의 각 노드에 해당하는 부호화 유닛의 분할은 쿼드 분할 정보를 이용하여 시그널링될 수 있다. 제1값(예컨대, '1')을 갖는 쿼드 분할 정보는 해당 부호화 유닛이 쿼드트리 분할됨을 지시할 수 있다. 제2값(예컨대, '0')을 갖는 쿼드 분할 정보는 해당 부호화 유닛이 쿼드트리 분할되지 않음을 지시할 수 있다. 쿼드 분할 정보는 소정의 길이(예컨대, 1비트)를 갖는 플래그일 수 있다.

[200] 이진트리 분할과 3분할트리 분할 사이에는 우선순위가 존재하지 않을 수 있다. 즉, 쿼드트리의 리프 노드에 해당하는 부호화 유닛은 이진트리 분할되거나 3분할트리 분할될 수 있다. 또한, 이진트리 분할 또는 3분할트리 분할에 의해 생성된 부호화 유닛은 다시 이진트리 분할 또는 3분할트리 분할되거나 또는 더 이상 분할되지 않을 수 있다.

[201] 이진트리 분할과 3분할트리 분할 사이에 우선순위가 존재하지 않는 경우의 분할은 복합형트리 분할(multi-type tree partition)이라고 호칭할 수 있다. 즉, 쿼드트리의 리프 노드에 해당하는 부호화 유닛은 복합형트리(multi-type tree)의 루트 노드가 될 수 있다. 복합형트리의 각 노드에 해당하는 부호화 유닛의 분할은 복합형트리의 분할 여부 정보, 분할 방향 정보 및 분할 트리 정보 중 적어도 하나를 이용하여 시그널링될 수 있다. 상기 복합형트리의 각 노드에 해당하는 부호화 유닛의 분할을 위해 순차적으로 분할 여부 정보, 분할 방향 정보 및 분할 트리 정보가 시그널링될 수도 있다.

[202] 제1값(예컨대, '1')을 갖는 복합형트리의 분할 여부 정보는 해당 부호화 유닛이 복합형트리 분할됨을 지시할 수 있다. 제2값(예컨대, '0')을 갖는 복합형트리의 분할 여부 정보는 해당 부호화 유닛이 복합형트리 분할되지 않음을 지시할 수 있다.

[203] 복합형트리의 각 노드에 해당하는 부호화 유닛이 복합형트리 분할되는 경우, 해당 부호화 유닛은 분할 방향 정보를 더 포함할 수 있다. 분할 방향 정보는

복합형트리 분할의 분할 방향을 지시할 수 있다. 제1값(예컨대, '1')을 갖는 분할 방향 정보는 해당 부호화 유닛이 세로 방향으로 분할됨을 지시할 수 있다. 제2값(예컨대, '0')을 갖는 분할 방향 정보는 해당 부호화 유닛이 가로 방향으로 분할됨을 지시할 수 있다.

[204] 복합형트리의 각 노드에 해당하는 부호화 유닛이 복합형트리 분할되는 경우, 해당 부호화 유닛은 분할 트리 정보를 더 포함할 수 있다. 분할 트리 정보는 복합형트리 분할을 위해 사용된 트리를 지시할 수 있다. 제1값(예컨대, '1')을 갖는 분할 트리 정보는 해당 부호화 유닛이 이진트리 분할됨을 지시할 수 있다. 제2값(예컨대, '0')을 갖는 분할 트리 정보는 해당 부호화 유닛이 3분할트리 분할됨을 지시할 수 있다.

[205] 분할 여부 정보, 분할 트리 정보 및 분할 방향 정보는 각각 소정의 길이(예컨대, 1비트)를 갖는 플래그일 수 있다.

[206] 쿼드 분할 정보, 복합형트리의 분할 여부 정보, 분할 방향 정보 및 분할 트리 정보 중 적어도 하나는 엔트로피 부호화/복호화될 수 있다. 상기 정보들의 엔트로피 부호화/복호화를 위해, 현재 부호화 유닛에 인접한 주변 부호화 유닛의 정보가 이용될 수 있다. 예컨대, 좌측 부호화 유닛 및/또는 상측 부호화 유닛의 분할 형태(분할 여부, 분할 트리 및/또는 분할 방향)는 현재 부호화 유닛의 분할 형태와 유사할 확률이 높다. 따라서, 주변 부호화 유닛의 정보에 기초하여, 현재 부호화 유닛의 정보의 엔트로피 부호화/복호화를 위한 컨텍스트 정보를 유도할 수 있다. 이때, 주변 부호화 유닛의 정보에는 해당 부호화 유닛의 쿼드 분할 정보, 복합형트리의 분할 여부 정보, 분할 방향 정보 및 분할 트리 정보 중 적어도 하나가 포함될 수 있다.

[207] 다른 실시예로서, 이진트리 분할과 3분할트리 분할 중, 이진트리 분할이 우선적으로 수행될 수 있다. 즉, 이진트리 분할이 먼저 적용되고, 이진트리의 리프 노드에 해당하는 부호화 유닛을 3분할트리의 루트 노드로 설정할 수도 있다. 이 경우, 3분할트리의 노드에 해당하는 부호화 유닛에 대해서는 쿼드트리 분할 및 이진트리 분할이 수행되지 않을 수 있다.

[208] 쿼드트리 분할, 이진트리 분할 및/또는 3분할트리 분할에 의해 더 이상 분할되지 않는 부호화 유닛은 부호화, 예측 및/또는 변환의 단위가 될 수 있다. 즉, 예측 및/또는 변환을 위해 부호화 유닛이 더 이상 분할되지 않을 수 있다. 따라서, 부호화 유닛을 예측 유닛 및/또는 변환 유닛으로 분할하기 위한 분할 구조, 분할 정보 등이 비트스트림에 존재하지 않을 수 있다.

[209] 다만, 분할의 단위가 되는 부호화 유닛의 크기가 최대 변환 블록의 크기보다 큰 경우, 해당 부호화 유닛은 최대 변환 블록의 크기와 같거나 또는 작은 크기가 될 때까지 재귀적으로 분할될 수 있다. 예컨대, 부호화 유닛의 크기가 64x64이고, 최대 변환 블록의 크기가 32x32인 경우, 상기 부호화 유닛은 변환을 위해, 4개의 32x32 블록으로 분할될 수 있다. 예컨대, 부호화 유닛의 크기가 32x64이고, 최대 변환 블록의 크기가 32x32인 경우, 상기 부호화 유닛은 변환을 위해, 2개의 32x32

블록으로 분할될 수 있다. 이 경우, 변환을 위한 부호화 유닛의 분할 여부는 별도로 시그널링되지 않고, 상기 부호화 유닛의 가로 또는 세로와 최대 변환 블록의 가로 또는 세로의 비교에 의해 결정될 수 있다. 예컨대, 부호화 유닛의 가로가 최대 변환 블록의 가로보다 큰 경우, 부호화 유닛은 세로로 2등분 될 수 있다. 또한, 부호화 유닛의 세로가 최대 변환 블록의 세로보다 큰 경우, 부호화 유닛은 가로로 2등분 될 수 있다.

[210] 부호화 유닛의 최대 및/또는 최소 크기에 관한 정보, 변환 블록의 최대 및/또는 최소 크기에 관한 정보는 부호화 유닛의 상위 레벨에서 시그널링되거나 결정될 수 있다. 상기 상위 레벨은 예컨대, 시퀀스 레벨, 픽처 레벨, 타일 레벨, 타일 그룹 레벨, 슬라이스 레벨 등일 수 있다. 예컨대, 부호화 유닛의 최소 크기는 4x4로 결정될 수 있다. 예컨대, 변환 블록의 최대 크기는 64x64로 결정될 수 있다. 예컨대, 변환 블록의 최소 크기는 4x4로 결정될 수 있다.

[211] 쿼드트리의 리프 노드에 해당하는 부호화 유닛의 최소 크기(쿼드트리 최소 크기)에 관한 정보 및/또는 복합형트리의 루트 노드에서 리프 노드에 이르는 최대 깊이(복합형트리 최대 깊이)에 관한 정보는 부호화 유닛의 상위 레벨에서 시그널링되거나 결정될 수 있다. 상기 상위 레벨은 예컨대, 시퀀스 레벨, 픽처 레벨, 슬라이스 레벨, 타일 그룹 레벨, 타일 레벨 등일 수 있다. 상기 쿼드트리 최소 크기에 관한 정보 및/또는 상기 복합형트리 최대 깊이에 관한 정보는 화면 내 슬라이스와 화면 간 슬라이스의 각각에 대해 시그널링되거나 결정될 수 있다.

[212] CTU의 크기와 변환 블록의 최대 크기에 대한 차분 정보는 부호화 유닛의 상위 레벨에서 시그널링되거나 결정될 수 있다. 상기 상위 레벨은 예컨대, 시퀀스 레벨, 픽처 레벨, 슬라이스 레벨, 타일 그룹 레벨, 타일 레벨 등일 수 있다. 이진트리의 각 노드에 해당하는 부호화 유닛의 최대 크기(이진트리 최대 크기)에 관한 정보는 부호화 트리 유닛의 크기와 상기 차분 정보를 기반으로 결정될 수 있다. 3분할트리의 각 노드에 해당하는 부호화 유닛의 최대 크기(3분할트리 최대 크기)는 슬라이스의 타입에 따라 다른 값을 가질 수 있다. 예컨대, 화면 내 슬라이스인 경우, 3분할트리 최대 크기는 32x32일 수 있다. 또한, 예컨대, 화면 간 슬라이스인 경우, 3분할 트리 최대 크기는 128x128일 수 있다. 예컨대, 이진트리의 각 노드에 해당하는 부호화 유닛의 최소 크기(이진트리 최소 크기) 및/또는 3분할트리의 각 노드에 해당하는 부호화 유닛의 최소 크기(3분할트리 최소 크기)는 부호화 블록의 최소 크기로 설정될 수 있다.

[213] 또 다른 예로, 이진트리 최대 크기 및/또는 3분할트리 최대 크기는 슬라이스 레벨에서 시그널링되거나 결정될 수 있다. 또한, 이진트리 최소 크기 및/또는 3분할트리 최소 크기는 슬라이스 레벨에서 시그널링되거나 결정될 수 있다.

[214] 전술한 다양한 블록의 크기 및 깊이 정보에 기초하여, 쿼드 분할 정보, 복합형트리의 분할 여부 정보, 분할 트리 정보 및/또는 분할 방향 정보 등이 비트스트림에 존재하거나 존재하지 않을 수 있다.

[215] 예컨대, 부호화 유닛의 크기가 쿼드트리 최소 크기보다 크지 않으면, 상기

부호화 유닛은 쿼드 분할 정보를 포함하지 않고, 해당 쿼드 분할 정보는 제2값으로 추론될 수 있다.

[216] 예컨대, 복합형트리의 노드에 해당하는 부호화 유닛의 크기(가로 및 세로)가 이진트리 최대 크기(가로 및 세로) 및/또는 3분할트리 최대 크기(가로 및 세로)보다 큰 경우, 상기 부호화 유닛은 이진트리 분할 및/또는 3분할트리 분할되지 않을 수 있다. 그에 따라, 상기 복합형트리의 분할 여부 정보는 시그널링되지 않고, 제2값으로 추론될 수 있다.

[217] 또는, 복합형트리의 노드에 해당하는 부호화 유닛의 크기(가로 및 세로)가 이진트리 최소 크기(가로 및 세로)와 동일하거나, 부호화 유닛의 크기(가로 및 세로)가 3분할트리 최소 크기(가로 및 세로)의 두 배와 동일한 경우, 상기 부호화 유닛은 이진트리 분할 및/또는 3분할트리 분할되지 않을 수 있다. 그에 따라, 상기 복합형트리의 분할 여부 정보는 시그널링되지 않고, 제2값으로 추론될 수 있다. 왜냐하면, 상기 부호화 유닛을 이진트리 분할 및/또는 3분할트리 분할할 경우, 이진트리 최소 크기 및/또는 3분할트리 최소 크기보다 작은 부호화 유닛이 생성되기 때문이다.

[218] 또는, 이진트리 분할 또는 3분할트리 분할은 가상의 파이프라인 데이터 유닛의 크기(이하, 파이프라인 버퍼 크기)에 기초하여 제한될 수 있다. 예컨대, 이진트리 분할 또는 3분할트리 분할에 의해, 부호화 유닛이 파이프라인 버퍼 크기에 적합하지 않은 서브 부호화 유닛으로 분할될 경우, 해당 이진트리 분할 또는 3분할트리 분할은 제한될 수 있다. 파이프라인 버퍼 크기는 최대 변환 블록의 크기(예컨대, 64X64)일 수 있다. 예컨대, 파이프라인 버퍼 크기가 64X64일 때, 아래의 분할은 제한될 수 있다.

[219] - NxM(N 및/또는 M은 128) 부호화 유닛에 대한 3분할트리 분할

[220] - 128xN(N <= 64) 부호화 유닛에 대한 수평 방향 이진트리 분할

[221] - Nx128(N <= 64) 부호화 유닛에 대한 수직 방향 이진트리 분할

[222] 또는, 복합형트리의 노드에 해당하는 부호화 유닛의 복합형트리 내의 깊이가 복합형트리 최대 깊이와 동일한 경우, 상기 부호화 유닛은 이진트리 분할 및/또는 3분할트리 분할되지 않을 수 있다. 그에 따라, 상기 복합형트리의 분할 여부 정보는 시그널링되지 않고, 제2값으로 추론될 수 있다.

[223] 또는, 복합형트리의 노드에 해당하는 부호화 유닛에 대해 수직 방향 이진트리 분할, 수평 방향 이진트리 분할, 수직 방향 3분할트리 분할 및 수평 방향 3분할트리 분할 중 적어도 하나가 가능한 경우에만, 상기 복합형트리의 분할 여부 정보를 시그널링할 수 있다. 그렇지 않은 경우, 상기 부호화 유닛은 이진트리 분할 및/또는 3분할트리 분할되지 않을 수 있다. 그에 따라, 상기 복합형트리의 분할 여부 정보는 시그널링되지 않고, 제2값으로 추론될 수 있다.

[224] 또는, 복합형트리의 노드에 해당하는 부호화 유닛에 대해 수직 방향 이진트리 분할과 수평 방향 이진트리 분할이 모두 가능하거나, 수직 방향 3분할트리 분할과 수평 방향 3분할트리 분할이 모두 가능한 경우에만, 상기 분할 방향

정보를 시그널링할 수 있다. 그렇지 않은 경우, 상기 분할 방향 정보는 시그널링되지 않고, 분할이 가능한 방향을 지시하는 값으로 추론될 수 있다.

[225] 또는, 복합형트리의 노드에 해당하는 부호화 유닛에 대해 수직 방향 이진트리 분할과 수직 방향 3분할트리 분할이 모두 가능하거나, 수평 방향 이진트리 분할과 수평 방향 3분할트리 분할이 모두 가능한 경우에만, 상기 분할 트리 정보를 시그널링할 수 있다. 그렇지 않은 경우, 상기 분할 트리 정보는 시그널링되지 않고, 분할이 가능한 트리를 지시하는 값으로 추론될 수 있다.

[226] 도 4는 화면 내 예측 과정의 실시예를 설명하기 위한 도면이다.

[227] 도 4의 중심으로부터 외곽으로의 화살표들은 화면 내 예측 모드들의 예측 방향들을 나타낼 수 있다.

[228] 화면 내 부호화 및/또는 복호화는 현재 블록의 주변 블록의 참조 샘플을 이용하여 수행될 수 있다. 주변 블록은 복원된 주변 블록일 수 있다. 예를 들면, 화면 내 부호화 및/또는 복호화는 복원된 주변 블록이 포함하는 참조 샘플의 값 또는 부호화 파라미터를 이용하여 수행될 수 있다.

[229] 예측 블록은 화면 내 예측의 수행의 결과로 생성된 블록을 의미할 수 있다. 예측 블록은 CU, PU 및 TU 중 적어도 하나에 해당할 수 있다. 예측 블록의 단위는 CU, PU 및 TU 중 적어도 하나의 크기일 수 있다. 예측 블록은 2x2, 4x4, 16x16, 32x32 또는 64x64 등의 크기를 갖는 정사각형의 형태의 블록일 수 있고, 2x8, 4x8, 2x16, 4x16 및 8x16 등의 크기를 갖는 직사각형 모양의 블록일 수도 있다.

[230] 화면 내 예측은 현재 블록에 대한 화면 내 예측 모드에 따라 수행될 수 있다. 현재 블록이 가질 수 있는 화면 내 예측 모드의 개수는 기정의된 고정된 값일 수 있으며, 예측 블록의 속성에 따라 다르게 결정된 값일 수 있다. 예를 들면, 예측 블록의 속성은 예측 블록의 크기 및 예측 블록의 형태 등을 포함할 수 있다.

[231] 화면 내 예측 모드의 개수는 블록의 크기에 관계없이 N개로 고정될 수 있다. 또는, 예를 들면, 화면 내 예측 모드의 개수는 3, 5, 9, 17, 34, 35, 36, 65, 또는 67 등일 수 있다. 또는, 화면 내 예측 모드의 개수는 블록의 크기 및/또는 색 성분(color component)의 타입에 따라 상이할 수 있다. 예를 들면, 색 성분이 휘도(luma) 신호인지 아니면 색차(chroma) 신호인지에 따라 화면 내 예측 모드의 개수가 다를 수 있다. 예컨대, 블록의 크기가 커질수록 화면 내 예측 모드의 개수는 많아질 수 있다. 또는 휘도 성분 블록의 화면 내 예측 모드의 개수는 색차 성분 블록의 화면 내 예측 모드의 개수보다 많을 수 있다.

[232] 화면 내 예측 모드는 비방향성 모드 또는 방향성 모드일 수 있다. 비방향성 모드는 DC 모드 또는 플래너(Planar) 모드일 수 있으며, 방향성 모드(angular mode)는 특정한 방향 또는 각도를 가지는 예측 모드일 수 있다. 상기 화면 내 예측 모드는 모드 번호, 모드 값, 모드 숫자, 모드 각도, 모드 방향 중 적어도 하나로 표현될 수 있다. 화면 내 예측 모드의 개수는 상기 비방향성 및 방향성 모드를 포함하는 하나 이상의 M개 일 수 있다.현재 블록을 화면 내 예측하기 위해 복원된 주변 블록에 포함되는 샘플들이 현재 블록의 참조 샘플로 이용

가능한지 여부를 검사하는 단계가 수행될 수 있다. 현재 블록의 참조 샘플로 이용할 수 없는 샘플이 존재할 경우, 복원된 주변 블록에 포함된 샘플들 중 적어도 하나의 샘플값을 복사 및/또는 보간한 값을 이용하여 참조 샘플로 이용할 수 없는 샘플의 샘플값으로 대체한 후, 현재 블록의 참조 샘플로 이용할 수 있다.

[233] 도 7은 화면 내 예측에 이용 가능한 참조 샘플들을 설명하기 위한 도면이다.

[234] 도 7에 도시된 바와 같이, 현재 블록의 화면 내 예측을 위해, 참조 샘플 라인 0 내지 참조 샘플 라인 3 중 적어도 하나가 이용될 수 있다. 도 7에 있어서, 세그먼트 A와 세그먼트 F의 샘플들은 복원된 이웃 블록으로부터 가져오는 대신 각각 세그먼트 B와 세그먼트 E의 가장 가까운 샘플들로 패딩될 수 있다. 현재 블록의 화면 내 예측을 위해 이용될 참조 샘플 라인을 지시하는 인덱스 정보가 시그널링될 수 있다. 예를 들어, 도 7에 있어서, 참조 샘플 라인 0, 1, 2 를 지시하는 인덱스 정보로 참조 샘플 라인 지시자 0, 1, 2 를 시그널링 할 수 있다. 현재 블록의 상단 경계가 CTU의 경계인 경우, 참조 샘플 라인 0만 이용가능할 수 있다. 따라서 이 경우, 상기 인덱스 정보는 시그널링되지 않을 수 있다. 참조 샘플 라인 0 이외에 다른 참조 샘플 라인이 이용되는 경우, 후술하는 예측 블록에 대한 필터링은 수행되지 않을 수 있다.

[235] 화면 내 예측 시 화면 내 예측 모드 및 현재 블록의 크기 중 적어도 하나에 기반하여 참조 샘플 또는 예측 샘플 중 적어도 하나에 필터를 적용할 수 있다.

[236] 플래너 모드의 경우, 현재 블록의 예측 블록을 생성할 때, 예측 대상 샘플의 예측 블록 내 위치에 따라, 현재 샘플의 상단 및 좌측 참조 샘플, 현재 블록의 우상단 및 좌하단 참조 샘플의 가중합을 이용하여 예측 대상 샘플의 샘플값을 생성할 수 있다. 또한, DC 모드의 경우, 현재 블록의 예측 블록을 생성할 때, 현재 블록의 상단 및 좌측 참조 샘플들의 평균 값을 이용할 수 있다. 또한, 방향성 모드의 경우 현재 블록의 상단, 좌측, 우상단 및/또는 좌하단 참조 샘플을 이용하여 예측 블록을 생성 할 수 있다. 예측 샘플값 생성을 위해 실수 단위의 보간을 수행 할 수도 있다.

[237] 색 성분간 화면 내 예측의 경우, 제1 색 성분의 대응 복원 블록에 기초하여 제2 색 성분의 현재 블록에 대한 예측 블록을 생성할 수 있다. 예컨대, 제1 색 성분은 휘도 성분, 제2 색 성분은 색차 성분일 수 있다. 색 성분간 화면 내 예측을 위해, 제1 색 성분과 제2 색 성분간의 선형 모델의 파라미터가 템플릿에 기초하여 유도될 수 있다. 템플릿은 현재 블록의 상단 및/또는 좌측 주변 샘플 및 이에 대응하는 제1 색 성분의 복원 블록의 상단 및/또는 좌측 주변 샘플을 포함할 수 있다. 예컨대, 선형 모델의 파라미터는 템플릿내의 샘플들 중 최대값을 갖는 제1 색 성분의 샘플값과 이에 대응하는 제2 색 성분의 샘플값, 템플릿내의 샘플들 중 최소값을 갖는 제1 색 성분의 샘플값과 이에 대응하는 제2 색 성분의 샘플값을 이용하여 유도될 수 있다. 선형 모델의 파라미터가 유도되면, 대응 복원 블록을 선형 모델에 적용하여 현재 블록에 대한 예측 블록을 생성할 수 있다. 영상 포맷에 따라, 제1 색 성분의 복원 블록의 주변 샘플 및 대응 복원 블록에 대해

서브 샘플링이 수행될 수 있다. 예컨대, 제2 색 성분의 1개의 샘플이 제1 색 성분의 4개의 샘플들에 대응되는 경우, 제1 색 성분의 4개의 샘플들을 서브 샘플링하여, 1개의 대응 샘플을 계산할 수 있다. 이 경우, 선형 모델의 파라미터 유도 및 색 성분간 화면 내 예측은 서브 샘플링된 대응 샘플에 기초하여 수행될 수 있다. 색 성분간 화면 내 예측의 수행 여부 및/또는 템플릿의 범위는 화면 내 예측 모드로서 시그널링될 수 있다.

[238] 현재 블록은 가로 또는 세로 방향으로 2개 또는 4개의 서브 블록들로 분할될 수 있다. 분할된 서브 블록들은 순차적으로 복원될 수 있다. 즉, 서브 블록에 대해 화면 내 예측이 수행되어 서브 예측 블록이 생성될 수 있다. 또한, 서브 블록에 대해 역양자화 및/또는 역변환이 수행되어 서브 잔차 블록이 생성될 수 있다. 서브 예측 블록을 서브 잔차 블록에 더해서 복원된 서브 블록이 생성될 수 있다. 복원된 서브 블록은 후순위 서브 블록의 화면 내 예측을 위한 참조 샘플로서 이용될 수 있다. 서브 블록은 소정 개수(예컨대, 16개) 이상의 샘플들을 포함하는 블록일 수 있다. 따라서, 예컨대, 현재 블록이 8x4 블록 또는 4x8 블록의 경우, 현재 블록은 2개의 서브 블록들로 분할될 수 있다. 또한, 현재 블록이 4x4 블록인 경우, 현재 블록은 서브 블록들로 분할될 수 없다. 현재 블록이 그 외의 크기를 갖는 경우, 현재 블록은 4개의 서브 블록들로 분할될 수 있다. 상기 서브 블록 기반의 화면 내 예측의 수행 여부 및/또는 분할 방향(가로 또는 세로)에 관한 정보가 시그널링될 수 있다. 상기 서브 블록 기반의 화면 내 예측은 참조 샘플 라인 0을 이용하는 경우에만 수행되도록 제한될 수 있다. 상기 서브 블록 기반의 화면 내 예측이 수행되는 경우, 후술하는 예측 블록에 대한 필터링은 수행되지 않을 수 있다.

[239] 화면 내 예측된 예측 블록에 필터링을 수행하여 최종 예측 블록을 생성할 수 있다. 상기 필터링은 필터링 대상 샘플, 좌측 참조 샘플, 상단 참조 샘플 및/또는 좌상단 참조 샘플에 소정의 가중치를 적용함으로써 수행될 수 있다. 상기 필터링에 이용되는 가중치 및/또는 참조 샘플(범위, 위치 등)은 블록 크기, 화면 내 예측 모드 및 필터링 대상 샘플의 예측 블록 내 위치 중 적어도 하나에 기초하여 결정될 수 있다. 상기 필터링은 소정의 화면 내 예측 모드(예컨대, DC, planar, 수직, 수평, 대각 및/또는 인접 대각 모드)의 경우에만 수행될 수 있다. 인접 대각 모드는 대각 모드에 k를 가감한 모드일 수 있다. 예컨대, k는 8 이하의 양의 정수일 수 있다.

[240] 현재 블록의 화면 내 예측 모드는 현재 블록의 주변에 존재하는 블록의 화면 내 예측 모드로부터 예측하여 엔트로피 부호화/복호화할 수 있다. 현재 블록과 주변 블록의 화면 내 예측 모드가 동일하면 소정의 플래그 정보를 이용하여 현재 블록과 주변 블록의 화면 내 예측 모드가 동일하다는 정보를 시그널링할 수 있다. 또한, 복수 개의 주변 블록의 화면 내 예측 모드 중 현재 블록의 화면 내 예측 모드와 동일한 화면 내 예측 모드에 대한 지시자 정보를 시그널링할 수 있다. 현재 블록과 주변 블록의 화면 내 예측 모드가 상이하면 주변 블록의 화면

내 예측 모드를 기초로 엔트로피 부호화/복호화를 수행하여 현재 블록의 화면 내 예측 모드 정보를 엔트로피 부호화/복호화할 수 있다.

[241] 도 5는 화면 간 예측 과정의 실시예를 설명하기 위한 도면이다.

[242] 도 5에 도시된 사각형은 영상을 나타낼 수 있다. 또한, 도 5에서 화살표는 예측 방향을 나타낼 수 있다. 각 영상은 부호화 타입에 따라 I 픽처(Intra Picture), P 픽처(Predictive Picture), B 픽처(Bi-predictive Picture) 등으로 분류될 수 있다.

[243] I 픽처는 화면 간 예측 없이 화면 내 예측을 통해 부호화/복호화될 수 있다. P 픽처는 단방향(예컨대, 순방향 또는 역방향)에 존재하는 참조 영상만을 이용하는 화면 간 예측을 통해 부호화/복호화될 수 있다. B 픽처는 쌍방향(예컨대, 순방향 및 역방향)에 존재하는 참조 영상들을 이용하는 화면 간 예측을 통해 부호화/복호화 될 수 있다. 또한, B 픽처인 경우, 쌍방향에 존재하는 참조 영상들을 이용하는 화면 간 예측 또는 순방향 및 역방향 중 일 방향에 존재하는 참조 영상을 이용하는 화면 간 예측을 통해 부호화/복호화될 수 있다. 여기서, 쌍방향은 순방향 및 역방향일 수 있다. 여기서, 화면 간 예측이 사용되는 경우, 부호화기에서는 화면 간 예측 혹은 움직임 보상을 수행할 수 있고, 복호화기에서는 그에 대응하는 움직임 보상을 수행할 수 있다.

[244] 아래에서, 실시예에 따른 화면 간 예측에 대해 구체적으로 설명된다.

[245] 화면 간 예측 혹은 움직임 보상은 참조 영상 및 움직임 정보를 이용하여 수행될 수 있다.

[246] 현재 블록에 대한 움직임 정보는 부호화 장치(100) 및 복호화 장치(200)의 각각에 의해 화면 간 예측 중 도출될 수 있다. 움직임 정보는 복원된 주변 블록의 움직임 정보, 콜 블록(collocated block; col block)의 움직임 정보 및/또는 콜 블록에 인접한 블록을 이용하여 도출될 수 있다. 콜 블록은 이미 복원된 콜 픽처(collocated picture; col picture) 내에서 현재 블록의 공간적 위치에 대응하는 블록일 수 있다. 여기서, 콜 픽처는 참조 영상 리스트에 포함된 적어도 하나의 참조 영상 중에서 하나의 픽처일 수 있다.

[247] 움직임 정보의 도출 방식은 현재 블록의 예측 모드에 따라 다를 수 있다. 예를 들면, 화면 간 예측을 위해 적용되는 예측 모드로서, AMVP 모드, 머지 모드, 스킵 모드, 움직임 벡터 차분을 가진 머지 모드, 서브 블록 머지 모드, 기하 분할 모드, 인터 인트라 결합 예측 모드, 어파인 인터 모드 등이 있을 수 있다. 여기서 머지 모드를 움직임 병합 모드(motion merge mode)라고 지칭할 수 있다.

[248] 예를 들면, 예측 모드로서, AMVP가 적용되는 경우, 복원된 주변 블록의 움직임 벡터, 콜 블록의 움직임 벡터, 콜 블록에 인접한 블록의 움직임 벡터, (0, 0) 움직임 벡터 중 적어도 하나를 움직임 벡터 후보로 결정하여 움직임 벡터 후보 리스트(motion vector candidate list)를 생성할 수 있다. 생성된 움직임 벡터 후보 리스트를 이용하여 움직임 벡터 후보를 유도할 수 있다. 유도된 움직임 벡터 후보를 기반으로 현재 블록의 움직임 정보를 결정할 수 있다. 여기서, 콜 블록의 움직임 벡터 또는 콜 블록에 인접한 블록의 움직임 벡터를 시간적 움직임 벡터

후보(temporal motion vector candidate)라 지칭할 수 있고, 복원된 주변 블록의 움직임 벡터를 공간적 움직임 벡터 후보(spatial motion vector candidate)라 지칭할 수 있다.

[249] 부호화 장치(100)는 현재 블록의 움직임 벡터 및 움직임 벡터 후보 간의 움직임 벡터 차분(MVD: Motion Vector Difference)을 계산할 수 있고, MVD를 엔트로피 부호화할 수 있다. 또한, 부호화 장치(100)는 움직임 벡터 후보 색인을 엔트로피 부호화하여 비트스트림을 생성할 수 있다. 움직임 벡터 후보 색인은 움직임 벡터 후보 리스트에 포함된 움직임 벡터 후보 중에서 선택된 최적의 움직임 벡터 후보를 지시할 수 있다. 복호화 장치(200)는 움직임 벡터 후보 색인을 비트스트림으로부터 엔트로피 복호화하고, 엔트로피 복호화된 움직임 벡터 후보 색인을 이용하여 움직임 벡터 후보 리스트에 포함된 움직임 벡터 후보 중에서 복호화 대상 블록의 움직임 벡터 후보를 선택할 수 있다. 또한, 복호화 장치(200)는 엔트로피 복호화된 MVD 및 움직임 벡터 후보의 합을 통해 복호화 대상 블록의 움직임 벡터를 도출할 수 있다.

[250] 한편, 부호화 장치(100)는 계산된 MVD의 해상도 정보를 엔트로피 부호화할 수 있다. 복호화 장치(200)는 MVD 해상도 정보를 이용하여 엔트로피 복호화된 MVD의 해상도를 조정할 수 있다.

[251] 한편, 부호화 장치(100)는 어파인 모델에 기반하여 현재 블록의 움직임 벡터 및 움직임 벡터 후보 간의 움직임 벡터 차분(MVD: Motion Vector Difference)을 계산할 수 있고, MVD를 엔트로피 부호화할 수 있다. 복호화 장치(200)는 엔트로피 복호화된 MVD 및 어파인 제어 움직임 벡터 후보의 합을 통해 복호화 대상 블록의 어파인 제어 움직임 벡터를 도출하여 서브 블록 단위로 움직임 벡터를 유도할 수 있다.

[252] 비트스트림은 참조 영상을 지시하는 참조 영상 색인 등을 포함할 수 있다. 참조 영상 색인은 엔트로피 부호화되어 비트스트림을 통해 부호화 장치(100)로부터 복호화 장치(200)로 시그널링될 수 있다. 복호화 장치(200)는 유도된 움직임 벡터와 참조 영상 색인 정보에 기반하여 복호화 대상 블록에 대한 예측 블록을 생성할 수 있다.

[253] 움직임 정보의 도출 방식의 다른 예로, 머지 모드가 있다. 머지 모드란 복수의 블록들에 대한 움직임의 병합을 의미할 수 있다. 머지 모드는 현재 블록의 움직임 정보를 주변 블록의 움직임 정보로부터 유도하는 모드를 의미할 수 있다. 머지 모드가 적용되는 경우, 복원된 주변 블록의 움직임 정보 및/또는 콜 블록의 움직임 정보를 이용하여 머지 후보 리스트(merge candidate list)를 생성할 수 있다. 움직임 정보는 1) 움직임 벡터, 2) 참조 영상 색인, 및 3) 화면 간 예측 지시자 중 적어도 하나를 포함할 수 있다. 예측 지시자는 단방향 (L0 예측, L1 예측) 또는 쌍방향일 수 있다.

[254] 머지 후보 리스트는 움직임 정보들이 저장된 리스트를 나타낼 수 있다. 머지 후보 리스트에 저장되는 움직임 정보는, 현재 블록에 인접한 주변 블록의 움직임

정보(공간적 머지 후보(spatial merge candidate)) 및 참조 영상에서 현재 블록에 대응되는(collocated) 블록의 움직임 정보(시간적 머지 후보(temporal merge candidate)), 이미 머지 후보 리스트에 존재하는 움직임 정보들의 조합에 의해 생성된 새로운 움직임 정보, 현재 블록 이전에 부호화/복호화된 블록의 움직임 정보(히스토리 기반 머지 후보(history-based merge candidate)) 및 제로 머지 후보 중 적어도 하나일 수 있다.

[255] 부호화 장치(100)는 머지 플래그(merge flag) 및 머지 색인(merge index) 중 적어도 하나를 엔트로피 부호화하여 비트스트림을 생성한 후 복호화 장치(200)로 시그널링할 수 있다. 머지 플래그는 블록 별로 머지 모드를 수행할지 여부를 나타내는 정보일 수 있고, 머지 색인은 현재 블록에 인접한 주변 블록들 중 어떤 블록과 머지를 할 것인가에 대한 정보일 수 있다. 예를 들면, 현재 블록의 주변 블록들은 현재 블록의 좌측 인접 블록, 상단 인접 블록 및 시간적 인접 블록 중 적어도 하나를 포함할 수 있다.

[256] 한편, 부호화 장치(100)는 머지 후보의 움직임 정보 중 움직임 벡터를 보정하기 위한 보정 정보를 엔트로피 부호화하여 복호화 장치(200)로 시그널링할 수 있다. 복호화 장치(200)는 머지 색인에 의해 선택된 머지 후보의 움직임 벡터를 보정 정보에 기초하여 보정할 수 있다. 여기서, 보정 정보는 보정 여부 정보, 보정 방향 정보 및 보정 크기 정보 중 적어도 하나를 포함할 수 있다. 위와 같이, 시그널링되는 보정 정보를 기초로 머지 후보의 움직임 벡터를 보정하는 예측 모드를 움직임 벡터 차분을 가진 머지 모드로 칭할 수 있다.

[257] 스킵 모드는 주변 블록의 움직임 정보를 그대로 현재 블록에 적용하는 모드일 수 있다. 스킵 모드가 사용되는 경우, 부호화 장치(100)는 어떤 블록의 움직임 정보를 현재 블록의 움직임 정보로서 이용할 것인지에 대한 정보를 엔트로피 부호화하여 비트스트림을 통해 복호화 장치(200)에 시그널링할 수 있다. 이때, 부호화 장치(100)는 움직임 벡터 차분 정보, 부호화 블록 플래그 및 변환 계수 레벨(양자화된 레벨) 중 적어도 하나에 관한 구문요소를 복호화 장치(200)에 시그널링하지 않을 수 있다.

[258] 서브 블록 머지 모드(subblock merge mode)는, 부호화 블록(CU)의 서브 블록 단위로 움직임 정보를 유도하는 모드를 의미할 수 있다. 서브 블록 머지 모드가 적용되는 경우, 참조 영상에서 현재 서브 블록에 대응되는(collocated) 서브 블록의 움직임 정보 (서브블록 기반 시간적 머지 후보(Sub-block based temporal merge candidate)) 및/또는 어파인 제어 포인트 움직임 벡터 머지 후보(affine control point motion vector merge candidate)를 이용하여 서브 블록 머지 후보 리스트(subblock merge candidate list)가 생성될 수 있다.

[259] 기하 분할 모드(geometric partitioning mode)는, 현재 블록을 소정의 방향으로 분할하여 각각의 움직임 정보를 유도하고, 유도된 각각의 움직임 정보를 이용하여 각각의 예측 샘플을 유도하고, 유도된 각각의 예측 샘플을 가중합하여 현재 블록의 예측 샘플을 유도하는 모드를 의미할 수 있다.

[260] 인터 인트라 결합 예측 모드는, 화면 간 예측으로 생성된 예측 샘플과 화면 내 예측으로 생성된 예측 샘플을 가중합하여 현재 블록의 예측 샘플을 유도하는 모드를 의미할 수 있다.

[261] 복호화 장치(200)는 도출된 움직임 정보를 자체적으로 보정할 수 있다. 복호화 장치(200)는 도출된 움직임 정보가 지시하는 참조 블록을 기준으로 기정의된 구역 탐색하여 최소의 SAD를 갖는 움직임 정보를 보정된 움직임 정보로 유도할 수 있다.

[262] 복호화 장치(200)는 광학적 흐름(Optical Flow)을 이용하여 화면 간 예측을 통해 유도된 예측 샘플을 보상할 수 있다.

[263] 도 6은 변환 및 양자화의 과정을 설명하기 위한 도면이다.

[264] 도 6에 도시된 바와 같이 잔여 신호에 변환 및/또는 양자화 과정을 수행하여 양자화된 레벨이 생성될 수 있다. 상기 잔여 신호는 원본 블록과 예측 블록(화면 내 예측 블록 혹은 화면 간 예측 블록) 간의 차분으로 생성될 수 있다. 여기서, 예측 블록은 화면 내 예측 또는 화면 간 예측에 의해 생성된 블록일 수 있다. 여기서, 변환은 1차 변환 및 2차 변환 중 적어도 하나를 포함할 수 있다. 잔여 신호에 대해서 1차 변환을 수행하면 변환 계수가 생성될 수 있고, 변환 계수에 2차 변환을 수행하여 2차 변환 계수를 생성할 수 있다.

[265] 1차 변환(Primary Transform)은 기-정의된 복수의 변환 방법 중 적어도 하나를 이용하여 수행될 수 있다. 일예로, 기-정의된 복수의 변환 방법은 DCT(Discrete Cosine Transform), DST(Discrete Sine Transform) 또는 KLT(Karhunen-Loeve Transform) 기반 변환 등을 포함할 수 있다. 1차 변환이 수행 후 생성되는 변환 계수에 2차 변환(Secondary Transform)을 수행할 수 있다. 1차 변환 및/또는 2차 변환시에 적용되는 변환 방법은 현재 블록 및/또는 주변 블록의 부호화 파라미터 중 적어도 하나에 따라 결정될 수 있다. 또는 변환 방법을 지시하는 변환 정보가 시그널링될 수도 있다. DCT 기반 변환은 예컨대, DCT2, DCT-8 등을 포함할 수 있다. DST 기반 변환은 예컨대, DST-7을 포함할 수 있다.

[266]

[267] 1차 변환 및/또는 2차 변환이 수행된 결과 또는 잔여 신호에 양자화를 수행하여 양자화된 레벨을 생성할 수 있다. 양자화된 레벨은 화면 내 예측 모드 또는 블록 크기/형태 중 적어도 하나를 기준으로 우상단 대각 스캔, 수직 스캔, 수평 스캔 중 적어도 하나에 따라 스캐닝(scanning) 될 수 있다. 예를 들어, 우상단(up-right) 대각 스캐닝을 이용하여 블록의 계수를 스캔함으로써 1차원 벡터 형태로 변경시킬 수 있다. 변환 블록의 크기 및/또는 화면 내 예측 모드에 따라 우상단 대각 스캔 대신 2차원의 블록 형태 계수를 열 방향으로 스캔하는 수직 스캔, 2차원의 블록 형태 계수를 행 방향으로 스캔하는 수평 스캔이 사용될 수도 있다. 스캐닝된 양자화된 레벨은 엔트로피 부호화되어 비트스트림에 포함될 수 있다.

[268] 복호화기에서는 비트스트림을 엔트로피 복호화하여 양자화된 레벨을 생성할 수 있다. 양자화된 레벨은 역 스캐닝(Inverse Scanning)되어 2차원의 블록 형태로

정렬될 수 있다. 이때, 역 스캐닝의 방법으로 우상단 대각 스캔, 수직 스캔, 수평 스캔 중 적어도 하나가 수행될 수 있다.

[269] 양자화된 레벨에 역양자화를 수행할 수 있고, 2차 역변환 수행 여부에 따라 2차 역변환을 수행할 수 있고, 2차 역변환이 수행된 결과에 1차 역변환 수행 여부에 따라 1차 역변환을 수행하여 복원된 잔여 신호가 생성될 수 있다.

[270] 화면 내 예측 또는 화면 간 예측을 통해 복원된 휘도 성분에 대해 인루프 필터링 전에 동적 범위(dynamic range)의 역매핑(inverse mapping)이 수행될 수 있다. 동적 범위는 16개의 균등한 조각(piece)으로 분할될 수 있고, 각 조각에 대한 매핑 함수가 시그널링될 수 있다. 상기 매핑 함수는 슬라이스 레벨 또는 타일 그룹 레벨에서 시그널링될 수 있다. 상기 역매핑을 수행하기 위한 역매핑 함수는 상기 매핑 함수에 기초하여 유도될 수 있다. 인루프 필터링, 참조 픽처의 저장 및 움직임 보상은 역매핑된 영역에서 수행되며, 화면 간 예측을 통해 생성된 예측 블록은 상기 매핑 함수를 이용한 매핑에 의해 매핑된 영역으로 전환된 후, 복원 블록의 생성에 이용될 수 있다. 그러나, 화면 내 예측은 매핑된 영역에서 수행되므로, 화면 내 예측에 의해 생성된 예측 블록은 매핑/역매핑 없이, 복원 블록의 생성에 이용될 수 있다.

[271] 현재 블록이 색차 성분의 잔차 블록인 경우, 매핑된 영역의 색차 성분에 대해 스케일링을 수행함으로써 상기 잔차 블록은 역매핑된 영역으로 전환될 수 있다. 상기 스케일링의 가용 여부는 슬라이스 레벨 또는 타일 그룹 레벨에서 시그널링될 수 있다. 상기 스케일링은 루마 성분에 대한 상기 매핑이 가용하고 휘도 성분의 분할과 색차 성분의 분할이 동일한 트리 구조를 따르는 경우에만 상기 스케일링이 적용될 수 있다. 상기 스케일링은 상기 색차 블록에 대응하는 휘도 예측 블록의 샘플값의 평균에 기초하여 수행될 수 있다. 이때, 현재 블록이 화면 간 예측을 사용하는 경우, 상기 휘도 예측 블록은 매핑된 휘도 예측 블록을 의미할 수 있다. 휘도 예측 블록의 샘플값의 평균이 속하는 조각(piece)의 인덱스를 이용하여, 룩업테이블을 참조함으로써, 상기 스케일링에 필요한 값을 유도할 수 있다. 최종적으로 상기 유도된 값을 이용하여 상기 잔차 블록을 스케일링함으로써, 상기 잔차 블록은 역매핑된 영역으로 전환될 수 있다. 이후의 색차 성분 블록의 복원, 화면 내 예측, 화면 간 예측, 인루프 필터링 및 참조 픽처의 저장은 역매핑된 영역에서 수행될 수 있다.

[272] 상기 휘도 성분 및 색차 성분의 매핑/역매핑이 가용한지 여부를 나타내는 정보는 시퀀스 파라미터 셋을 통해 시그널링될 수 있다.

[273] 현재 블록의 예측 블록은 현재 블록과 현재 픽처 내 참조 블록 사이의 위치 이동(displacement)을 나타내는 블록 벡터에 기초하여 생성될 수 있다. 이와 같이, 현재 픽처를 참조하여 예측 블록을 생성하는 예측 모드를 화면 내 블록 카피(Intra Block Copy, IBC) 모드라고 명명할 수 있다. IBC 모드는 MxN(M<=64, N<=64) 부호화 유닛에 적용될 수 있다. IBC 모드는 스킵 모드, 머지 모드, AMVP 모드 등을 포함할 수 있다. 스킵 모드 또는 머지 모드의 경우, 머지 후보 리스트가

구성되고, 머지 인덱스가 시그널링되어 하나의 머지 후보가 특정될 수 있다. 상기 특정된 머지 후보의 블록 벡터가 현재 블록의 블록 벡터로서 이용될 수 있다. 머지 후보 리스트는 공간적 후보, 히스토리에 기반한 후보, 두개 후보의 평균에 기반한 후보 또는 제로 머지 후보 등 적어도 하나 이상을 포함할 수 있다. AMVP 모드의 경우, 차분 블록 벡터가 시그널링될 수 있다. 또한, 예측 블록 벡터는 현재 블록의 좌측 이웃 블록 및 상단 이웃 블록으로부터 유도될 수 있다. 어느 이웃 블록을 이용할지에 관한 인덱스는 시그널링될 수 있다. IBC 모드의 예측 블록은 현재 CTU 또는 좌측 CTU에 포함되고, 기 복원된 영역내의 블록으로 한정될 수 있다. 예를 들어, 현재 블록의 예측 블록은, 현재 블록이 속한 64x64 블록보다 부호화/복호화 순서상 앞선 3개의 64x64 블록 영역내에 위치하도록 블록 벡터의 값이 제한될 수 있다. 이와 같이 블록 벡터의 값을 제한함으로써, IBC 모드 구현에 따른 메모리 소비와 장치의 복잡도를 경감할 수 있다.

[274]

[275] 도 8은 본 발명이 적용되는 부호화 장치의 다른 실시예에 따른 구성을 나타내는 블록도이다.

[276] 영상 압축 기술은 입력 영상의 통계적인 특성을 고려하여 부호화하는 것으로서, 시간적 및 공간적 중복성을 제거하는 예측 부호화(Predictive coding) 기술과 인지 시각 기반의 변환 부호화(Transform coding)기술 및 양자화(Quantization) 기술, 엔트로피 부호화(Entropy coding) 기술, 예측 효율 증진을 위한 필터 기술(Filter) 등이 있다. 부호화기는 부호화를 위해 원본 비디오 영상으로부터 픽처 단위의 정보 입력을 받는데, 이때 입력받은 원본 영상을 부호화 픽처라고 한다. 예측 부호화 기술은 부호화하려는 부호화 픽처의 내부 화소들 사이의 공간적 유사성과, 부호화 픽처와 이전 시간에 기복호화된 참조픽처 간의 시간적 유사성을 이용하여 정보를 예측하는 기술로서, 전자를 화면 내 예측, 후자를 화면 간 예측이라고 한다.

[277] 비디오 영상 압축 기술은, 영상 신호에서 중복되는 신호를 제거시켜 영상 데이터 크기를 줄이는 원리에 기반한다. 비디오 영상 압축 기술에서는 시간축 상의 중복되는 영상 신호를 제거하기 위해 영상 프레임 간 중복되는 정보를 찾아 영상 신호의 예측에 사용하는 화면 간 예측과, 공간 상 중복되는 영상 신호를 제거하기 위해 영상 프레임 내 중복되는 정보를 찾아 영상 신호의 예측에 사용하는 화면 내 예측이 있다. 영상 압축은 에러 강인성 및 효율적인 메모리 사용을 위해 영상 화면을 일정 크기의 블록 단위로 나누어 예측을 수행하는데, 비디오 압축 및 복원 과정에서 현재 예측을 수행하고 있는 블록을 현재 블록이라고 한다. 영상 압축 기술에서의 영상 신호 예측은 현재 블록의 영상 신호와 인접한 블록의 화소를 사용하거나 현재 블록 이전에 먼저 복호화된 영상의 신호를 사용하여 다양한 방법을 통해 현재 블록의 화소를 예측한다. 영상 압축 과정에서 현재 블록과 정확히 동일한 영상 신호를 가지는 영역이 시간적,

공간적으로 존재하지 않을 가능성이 있기 때문에, 영상 신호를 예측할 경우 예측 오차에 해당하는 잔차 신호가 발생할 수 있다. 따라서, 부호화기에서 가장 효율적인 예측 방법에 대한 예측 정보 및 예측을 수행한 후 발생되는 잔차 신호를 복호화기로 전달하고, 복호화기는 부호화기로부터 송신된 예측 방법 및 잔차 신호를 수신하여 영상 신호 복호화를 수행할 수 있다. 따라서, 영상 신호의 압축 과정에서, 복호화기로 송신되는 잔차 신호를 최소화하면서 복호화기로 송신되는 예측에 대한 정보를 최소화 하는 것이 영상 압축 효율 측면에서 유리하다.

[278]

[279] 도 9a는 화면 내 예측 과정의 다른 예를 설명하기 위한 도면으로서, 도 9a를 참조하면, HEVC/H.265 및 VVC/H.266의 화면 내 예측 모드를 각각 나타낼 수 있다. 또한, 도 9b는 본 발명의 일 실시 예에 따른 화면 내 예측 모드 방향과 화면 내 예측을 설명하기 위한 도면이다.

[280] 영상 압축 기술의 화면 내 예측에서는 현재 블록과 인접한 주변 블록 화소를 이용하여 현재 블록의 화소에 대한 영상 신호 예측을 수행할 수 있다. 화면 내 예측에서 잔차 신호를 최소화 하기 위해, 부호화기는 주변 블록 화소로부터 다양한 예측 방법을 시도하여 부호화 효율을 계산하고, 최적의 부호화 효율을 갖는 부호화 방법을 선택할 수 있다. 도 9a의 예와 같이, 영상 압축 기술의 화면 내 예측에서는 DC 예측, PLANAR 예측 또는 방향성 있는 화면 내 예측을 사용하고, 주변 화소로부터 현재 블록 화소의 영상 신호를 예측할 수 있다. 또한, 도 9b는 화면 내 예측의 방향성 있는 모드에 따른 예측 방법의 일 예를 나타낸 것으로서, DC 예측의 경우 현재 블록 인접 화소들의 평균값을 사용하고, PLANAR 예측의 경우 현재 블록의 인접 화소값에 소정의 연산을 수행하여 현재 블록 화소의 영상 신호 예측을 수행할 수 있다.

[281]

[282] 영상 압축에서 N개의 값을 표현하기 위해서는 $\lceil \log N \rceil$ 비트 이상의 디지털 신호가 필요하다. 여기서, $\lceil \log N \rceil$ 은 logN보다 크거나 같은 정수 중 가장 작은 정수를 의미할 수 있다. 예컨대, 만약 64개의 숫자를 표현하려면 최소 6비트의 디지털 신호가 필요하며, 30개의 숫자를 표현하려면 최소 5비트의 디지털 신호가 필요하다. 영상 압축의 화면 내 예측에서, 화면 내 예측 모드 표현을 위한 데이터량을 감소시키기 위한 방법으로서, 현재 블록 주변 블록으로부터 화면 내 예측 모드를 가져와서 화면 내 예측 모드로 구성된 리스트인 Most Probable Mode (MPM) 후보를 구성하고 MPM 후보 내 현재 블록과 동일한 화면 내 예측 모드가 있을 경우 해당 index를 송신하는 방법이 있다. MPM 후보는 현재 블록의 주변 블록으로부터 화면 내 예측 모드를 가져와 구성할 수 있고, 주변 블록의 화면 내 예측 모드로부터 일련의 연산을 거쳐 구성될 수 있으며, 가용한 주변 블록의 화면 내 예측이 없을 경우 정해진 화면 내 예측 모드로 채워질 수 있다.

일반적으로 MPM 후보 리스트의 개수가 화면 내 예측 모드의 종류 개수보다 적게 되도록 MPM 후보 리스트를 구성하기 때문에, MPM index를 표현하기 위한 데이터가 화면 내 예측 모드의 종류 개수를 표현하기 위한 데이터보다 적은 표현 비트를 요구한다는 점에서 압축 효율이 발생한다.

[283] MPM 후보를 활용하는 화면 내 예측에서는, MPM 후보 리스트 내 현재 블록의 화면 내 예측 모드의 존재 여부를 송신하는 MPM flag와 MPM 후보 리스트 내 현재 블록의 화면 내 예측 모드가 있을 경우 MPM 후보 리스트 내 동일한 화면 내 예측 모드의 인덱스에 해당하는 MPM index를 모두 송신해야 한다. 그러나, 통계적으로 화면 내 예측에서 인접한 블록간에는 화면 내 예측 모드가 동일하게 발생할 가능성이 높기 때문에, MPM 후보 리스트 내에서 선택되는 현재 블록의 화면 내 예측 모드는 주변 블록으로부터 가져온 화면 내 예측 모드인 경우가 많다. 따라서, 현재 블록의 화면 내 예측 모드와 동일할 확률이 높은 화면 내 예측 모드에 대해서는 별도의 시그널링을 먼저 수행함으로써, 해당 화면 내 예측 모드를 사용한 경우 MPM flag와 MPM index의 송신을 생략하는 방법을 사용할 수 있다. 또한, 특정 화면 내 예측 모드에 대한 사용 여부에 해당하는 flag의 시그널링 비트 수는 MPM flag 및 MPM index를 모두 송신할 경우의 시그널링 비트 수보다 적도록 구성함으로써 총 시그널링 비트의 수를 줄이는 방법을 사용할 수 있다. 여기서, 특정 화면 내 예측 모드는 Planar mode, DC mode, Angular mode, 현재 블록의 주변 블록 사용 여부를 나타내는 모드 등일 수 있다. 또한, 본 개시에서는, MPM 후보 리스트 구성에서 별도로 시그널링되는 특정 화면 내 예측 모드를 MPM 후보 리스트에 추가하지 않음으로써 MPM 후보 리스트 길이를 줄일 수 있고, 또한, MPM index의 최대 크기를 감소시켜 시그널링 효율을 높일 수 있다.

[284]

[285] 일 실시예에 따를 때, 별도 화면 내 예측 모드를 구성함으로써 다른 예측 과정 및 화면 내 예측 모드 도출 과정이나 시그널링 등을 생략하는 부호화/복호화 방법 및 장치가 제공될 수 있다. 여기서, 별도 화면 내 예측 모드는, 화면 내 예측 모드에서 구성될 수 있는 예측 모드의 부분 집합을 의미할 수 있다. 또한, 별도 화면 내 예측 모드는 단수 또는 복수 개로 구성될 수 있다. 또한, 별도 화면 내 예측 모드의 사용 여부는 특정 조건에 따라 부호화기/복호화기에서 약속된 방법으로 도출되거나, 별도 화면 내 예측 모드의 사용 여부를 나타내는 신호를 시그널링하는 형태로 구현될 수 있다. 이하에서는, 별도 화면 내 예측 모드에 대해서 구체적으로 후술한다.

[286]

[287] 도 10은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 구성하여 화면 내 예측 모드를 부호화/복호화하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[288] 도 10의 (a)에서, 임의의 화면 내 예측 모드 N에 대한 별도의 시그널링

IntraMode_N_Flag를 구성함으로써 현재 블록의 화면 내 예측 모드가 N인지를 구분할 수 있다. 여기서, 화면 내 예측 모드 N은 Planar_mode, DC_mode, Angular_mode 등 부호화기와 복호화기간 동일하게 기정의되어 사용될 수 있는 모든 화면 내 예측 모드일 수 있다. IntraMode_N_Flag은 현재 블록의 화면 내 예측 모드를 상기 화면 내 예측 모드 N로 사용할 수 있는지 여부를 나타내는 플래그의 일 예로서, 명칭은 설명의 편의를 위해 임의로 기술한 것이며 다른 명칭의 신호로 구성될 수 있다. 한편, IntraMode_N_Flag은 현재 블록의 화면 내 예측 모드를 상기 화면 내 예측 모드 N로 사용할 수 있는지 여부를 나타내기 위한 조건에 해당하기 때문에, 예컨대, 상기 조건은 현재 블록의 화면 내 예측 모드가 N인지 여부와는 별도로 소정의 예측 방법을 의미할 수도 있다. 예컨대, IntraMode_N_Flag은 현재 블록의 예측 방법이 MIP(Matrix-based Intra Prediction)인지를 의미할 수 있다.

[289] 일 예로, IntraMode_N_Flag가 MIP인 경우(즉, IntraMode_N_Flag가 true일 때, 또는 현재 블록의 화면 내 예측 방법이 MIP일 때), 현재 블록의 화면 내 예측 모드를 N으로 결정할 수 있다. 여기서, 상기 N은 Planar 모드일 수 있다.

[290] 도 10의 (a)에서, 부호화기는 현재 블록의 화면 내 예측 모드가 N일 경우 IntraMode_N_Flag을 true로 시그널링하여 복호화기로 송신하고, 복호화기는 IntraMode_N_Flag를 복호화하여 true일 경우 현재 블록의 화면 내 예측 모드를 N으로 복원할 수 있다.

[291] 도 10의 (b)에서, 현재 블록의 화면 내 예측 모드를 예측하기 위해 임의의 참조 영역 K의 화면 내 예측 모드를 참조할지 여부를 결정하는 IntraMode_Reference_K_Flag를 구성함으로써, 현재 블록의 K 영역 참조 여부를 나타낼 수 있다. 여기서, 참조 영역 K는 현재 블록의 인접 블록이나 주변 블록, 현재 픽처 또는 참조 픽처 내 임의의 영역 등 부호화기와 복호화기간 동일하게 참조할 수 있는 모든 영역이 될 수 있다. 한편, IntraMode_Reference_K_Flag는 참조 영역 K에 대한 사용 여부 플래그의 일 예로서, 명칭은 설명의 편의를 위해 임의로 기술한 것이며 다른 명칭의 신호로 구성될 수 있다. 도 10의 (b)에서, 부호화기는 참조 영역 K의 화면 내 예측 모드가 N으로서 현재 블록의 화면 내 예측 모드 N과 일치할 경우, 참조 영역 K의 참조 여부 플래그인 IntraMode_Reference_K_Flag를 true로 시그널링하여 복호화기로 송신하고, 복호화기는 IntraMode_Reference_K_Flag를 복호화하여 true일 경우 현재 블록의 화면 내 예측 모드를 K영역으로부터 참조하여 화면내 예측 모드 N을 복원할 수 있다. 여기서, 화면 내 예측 모드 N은 Planar_mode, DC_mode, Angular_mode, MIP mode 등 부호화기와 복호화기간 동일하게 기정의되어 사용될 수 있는 모든 화면 내 예측 모드일 수 있다.

[292]

[293] 도 11 은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 구성하여 화면 내 예측 모드를 부호화하는 방법을 설명하기 위한 도면이다.

[294] 도 11을 참조하면, 부호화기는 별도 화면 내 예측 모드를 구성한 후 현재 블록의 화면 내 예측 모드와 비교하여, 상기 별도 화면 내 예측 모드 내 현재 블록의 화면 내 예측 모드가 있을 경우, 현재 블록에서 상기 별도 화면 내 예측 모드의 참조 정보를 송신할 수 있다. 여기서, 별도 화면 내 예측 모드는 단수 또는 복수 개로 구성될 수 있다. 부호화기는 별도 화면 내 예측 모드를 구성한 후 현재 블록의 화면 내 예측 모드와 비교하여, 상기 별도 화면 내 예측 모드 내 현재 블록의 화면 내 예측 모드가 없을 경우, 기존의 화면 내 예측 모드 방식을 사용하여 현재 블록의 화면 내 예측 모드 부호화를 수행할 수 있다.

[295] 상기 기존의 화면 내 예측 모드 방식에서, 현재 블록의 화면 내 예측 모드 참조 가능 플래그는 현재 블록의 화면 내 예측을 부호화 할 때 참조할 수 있는 모든 알고리즘에 대한 각각의 사용 여부를 나타내는 플래그를 의미할 수 있다. 또한, 상기 플래그는 단수 또는 복수 개일 수 있으며, 예컨대, MPM flag일 수 있다. 또한, 상기 기존의 화면 내 예측 모드 방식에서, 현재 블록의 화면 내 예측 모드 참조 정보는 현재 블록의 화면 내 예측을 부호화 할 때 참조할 수 있는 모든 알고리즘에 대해 부호화시 필요한 참조 정보를 의미할 수 있다. 또한, 상기 참조 정보는 단수 또는 복수 개일 수 있으며, 예컨대, MPM index일 수 있다.

[296]

[297] 도 12는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 구성하여 화면 내 예측 모드를 복호화하는 방법을 설명하기 위한 도면이다.

[298] 도 12를 참조하면, 복호화기는 별도 화면 내 예측 모드 정보를 수신한 후 상기 별도 화면 내 예측 모드 참조 여부가 참일 경우 별도 화면 내 예측 모드를 구성하고, 상기 별도 화면 내 예측 모드로부터 현재 블록의 화면 내 예측 모드를 복원할 수 있다. 여기서, 별도 화면 내 예측 모드는 단수 또는 복수 개로 구성될 수 있다. 복호화기는 별도 화면 내 예측 모드 정보를 수신한 후 상기 별도 화면 내 예측 모드 참조 여부가 참이 아닐 경우, 기존의 화면 내 예측 모드 방식을 사용하여 현재 블록의 화면 내 예측 모드 복호화를 수행할 수 있다.

[299] 상기 기존의 화면 내 예측 모드 방식에서, 현재 블록의 화면 내 예측 모드 참조 가능 플래그는 현재 블록의 화면 내 예측을 복호화 할 때 참조할 수 있는 모든 알고리즘에 대한 각각의 사용 여부를 나타내는 플래그를 의미할 수 있다. 또한, 상기 플래그는 단수 또는 복수 개일 수 있으며, 예컨대, MPM flag일 수 있다. 또한, 상기 기존의 화면 내 예측 모드 방식에서, 현재 블록의 화면 내 예측 모드 참조 정보는 현재 블록의 화면 내 예측을 복호화 할 때 참조할 수 있는 모든 알고리즘에 대해 복호화시 필요한 참조 정보를 의미할 수 있다. 또한, 상기 참조 정보는 단수 또는 복수 개일 수 있으며, 예컨대, MPM index일 수 있다.

[300]

[301] 도 13은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 구성 조건에 따른 부호화/복호화 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[302] 별도 화면 내 예측 모드를 구성하기 위한 조건은 도 10의 예와 같이 flag 형태의

시그널링을 통해 구현할 수 있지만, 도 13의 예와 같이 소정의 조건들을 이용하여 별도의 시그널링 없이 구성 조건을 결정할 수 있다.

[303] 도 13의 (a)는 현재 블록의 길이에 따라 별도 화면 내 예측 모드를 구성할지 여부를 결정하는 조건을 나타내며, 여기서 현재 블록의 너비와 높이가 각각 N1, N2일 수 있다. 도 13의 (b)는 참조 영역이 특정 모드일 때 별도 화면 내 예측 모드를 구성할지 여부를 결정하는 조건을 나타내며, 여기서 현재 블록의 참조영역 K1, K2로부터 참조된 예측 정보는 각각 M1, M2일 수 있다.

[304] 도 13의 (a)를 참조하면, 현재 블록의 너비와 높이가 각각 N1, N2일 때, 별도 화면 내 예측 모드 구성 여부를 결정하는 방법이 사용될 수 있다. 여기서, N1, N2는 각각 부호화기 및 복호화기에서 사용 가능한 모든 길이를 의미할 수 있다. 한편, 상기 '너비와 높이가 각각 N1, N2일 때'의 길이 조건은 '분할 깊이가 D일 때'와 같이 분할 깊이를 이용한 조건으로 대체될 수 있다. 여기서, D는 0이상의 정수일 수 있다.

[305] 도 13의 (b)를 참조하면, 참조 영역 K1, K2에서 예측 정보가 각각 M1, M2 일 때 별도 화면 내 예측 모드 구성 여부를 결정하는 방법이 사용될 수 있다. 여기서, K1, K2는 각각 현재 블록의 인접 블록 및 주변 블록의 영역 등 현재 블록이 참조할 수 있는 모든 영역을 의미할 수 있다. 예컨대, K1, K2는 현재 블록의 좌측 블록, 상단 블록 등일 수 있다. 또한, M1, M2는 각각 화면 내 예측 모드, 화면 간 예측 모드, 화면 간 예측 여부, 화면 내 예측 여부, IBC 모드, 팔레트(palette) 모드 등을 포함한 예측과 관련된 모든 정보를 의미할 수 있다.

[306] 일 예로, 현재 블록이 참조 영역 K1, K2를 참조할 때 각각의 예측 정보가 M1, M2이면 별도 화면 내 예측 모드를 구성하도록 할 수 있다. 상기 별도 화면 내 예측 모드를 이용하여 현재 블록의 화면 내 예측 모드를 예측할 수 있다. 예컨대, 현재 블록의 화면 내 예측 모드를 상기 별도 화면 내 예측 모드로 할 수 있다.

[307] 다른 예로, 현재 블록이 참조영역 K1, K2를 참조하여 각각의 예측 정보가 M1, M2일 때 별도 화면 내 예측 모드를 구성하지 않도록 할 수 있다.

[308] 또 다른 예로, 현재 블록의 참조 영역의 예측 정보가 IBC 모드 또는 팔레트 모드인 경우, 별도 화면 내 예측 모드를 구성할 수 있으며, 이때 상기 별도 화면 내 예측 모드는 DC 모드일 수 있다. 그리고, 상기 현재 블록의 화면 내 예측 모드는 상기 별도 화면 내 예측 모드를 이용하여 예측할 수 있다. 즉, 현재 블록의 참조 영역의 예측 정보가 IBC 모드 또는 팔레트 모드인 경우, 현재 블록의 화면 내 예측 모드를 DC 모드로 유도할 수 있다.

[309] 또 다른 예로, 현재 블록의 참조 영역의 예측 정보가 IBC 모드 또는 팔레트 모드인 경우, 별도 화면 내 예측 모드를 구성할 수 있으며, 이때 상기 별도 화면 내 예측 모드는 DC 모드일 수 있다. 그리고, 상기 현재 블록에 대응하는 휘도 성분 블록의 화면 내 예측 모드는 상기 별도 화면 내 예측 모드를 이용하여 예측할 수 있다. 즉, 현재 블록의 참조 영역의 예측 정보가 IBC 모드 또는 팔레트 모드인 경우, 현재 블록에 대응하는 휘도 성분 블록의 화면 예측 모드를 DC

모드로 유도할 수 있다.

[310] 여기서, 현재 블록은 휘도 성분 블록 또는 색차 성분 블록을 의미할 수 있다. 또한, 현재 블록, 인접 블록, 주변 블록의 영역은 부호화 유닛 또는 변환 유닛을 의미할 수 있다.

[311] 한편, 도 10 및 도 13에서 상술하였던 방법들을 조합하여 현재 블록의 화면 내 예측 모드를 유도할 수도 있다.

[312] 예컨대, IntraMode_N_Flag가 MIP인 경우(즉, IntraMode_N_Flag가 true일 때, 또는 현재 블록의 화면 내 예측 방법이 MIP일 때), 현재 블록 또는 현재 블록에 대응되는 휘도 성분 블록의 화면 내 예측 모드를 N으로 결정할 수 있다. 여기서, 상기 N은 Planar 모드일 수 있다.

[313] 또는, IntraMode_N_Flag가 MIP가 아니고 (즉, IntraMode_N_Flag가 false일 때, 또는 현재 블록의 화면 내 예측 방법이 MIP가 아닐 때), 현재 블록의 참조 영역의 예측 정보가 IBC 모드 또는 팔레트 모드인 경우, 별도 화면 내 예측 모드를 구성할 수 있으며, 이때 상기 별도 화면 내 예측 모드는 DC 모드일 수 있다. 그리고, 상기 현재 블록 또는 상기 현재 블록에 대응하는 휘도 성분 블록의 화면 내 예측 모드는 상기 별도 화면 내 예측 모드를 이용하여 예측할 수 있다. 즉, 현재 블록에 대응하는 휘도 성분 블록의 화면 예측 모드를 DC 모드로 유도할 수 있다.

[314]

[315] 도 14는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 구성 조건에 따른 부호화 방법을 설명하기 위한 도면이다.

[316] 도 14를 참조하면, 부호화기는 별도 화면 내 예측 모드 구성 조건을 탐색하여 별도 화면 내 예측 모드 구성 조건에 해당하는 경우, 별도 화면 내 예측 모드를 구성하고, 상기 별도 화면 내 예측 모드를 이용하여 현재 블록의 예측 모드 부호화를 수행할 수 있다. 여기서, 별도 화면 내 예측 모드 구성 조건은 부호화기 및 복호화기에서 동일하게 약속되어 있으므로, 추가 시그널링 없이 별도로 화면 내 예측 모드 구성 여부 및 사용 여부를 결정할 수 있다. 또한, 별도 화면 내 예측 모드 구성 조건에 해당하여 별도 화면 내 예측 모드를 구성하고, 상기 별도 화면 내 예측 모드와 현재 블록의 화면 내 예측 모드를 비교하여, 상기 별도 화면 내 예측 모드 내 현재 블록의 화면 내 예측 모드가 있을 경우, 현재 블록에서 별도 화면 내 예측 모드의 참조 정보를 시그널링하는 형태로 구성될 수도 있다. 여기서, 별도 화면 내 예측 모드는 단수 또는 복수 개로 구성될 수 있다.

[317] 부호화기는 별도 화면 내 예측 모드를 구성한 후 현재 블록의 화면 내 예측 모드와 비교하여, 상기 별도 화면 내 예측 모드 내 현재 블록의 화면 내 예측 모드가 없을 경우, 기존의 화면 내 예측 모드 방식을 사용하여 현재 블록의 화면 내 예측 모드 부호화를 수행할 수 있다.

[318] 상기 기존의 화면 내 예측 모드 방식에서, 현재 블록의 화면 내 예측 모드 참조 가능 플래그는 현재 블록의 화면 내 예측을 부호화 할 때 참조할 수 있는 모든

알고리즘에 대한 각각의 사용 여부를 나타내는 플래그를 의미할 수 있다. 또한, 상기 플래그는 단수 또는 복수 개일 수 있으며, 예컨대, MPM flag일 수 있다. 또한, 상기 기존의 화면 내 예측 모드 방식에서, 현재 블록의 화면 내 예측 모드 참조 정보는 현재 블록의 화면 내 예측을 부호화 할 때 참조할 수 있는 모든 알고리즘에 대해 부호화시 필요한 참조 정보를 의미할 수 있다. 또한, 상기 참조 정보는 단수 또는 복수 개일 수 있으며, 예컨대, MPM index일 수 있다.

[319]

[320] 도 15는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 구성 조건에 따른 복호화 방법을 설명하기 위한 도면이다.

[321] 도 15를 참조하면, 복호화기는 별도 화면 내 예측 모드 구성 조건에 해당하는 경우, 별도 화면 내 예측 모드를 구성하고, 상기 별도 화면 내 예측 모드를 이용하여 현재 블록의 예측 모드 복호화를 수행할 수 있다. 여기서, 별도 화면 내 예측 모드 구성 조건은 부호화기 및 복호화기에서 동일하게 약속되어 있으므로, 추가 시그널링 없이 별도로 화면 내 예측 모드 구성 여부 및 사용 여부를 결정할 수 있다. 예컨대, 상기 별도 화면 내 모드 구성 조건은 현재 블록의 참조 영역의 예측 정보가 IBC 모드 또는 팔레트 모드인 경우를 의미할 수 있다. 또한, 별도 화면 내 예측 모드 구성 조건에 해당하여 별도 화면 내 예측 모드를 구성하고, 부호화기로부터 현재 블록에서 상기 별도 화면 내 예측 모드의 참조 정보를 수신하는 형태로 구성될 수도 있다. 여기서, 별도 화면 내 예측 모드는 단수 또는 복수 개로 구성될 수 있다.

[322] 복호화기는 별도 화면 내 예측 모드 구성 여부가 참이 아니거나 또는 부호화기로부터 수신한 별도 화면 내 예측 모드의 참조 정보가 참이 아닐 경우, 기존의 화면 내 예측 모드 방식을 사용하여 현재 블록의 화면 내 예측 모드 부호화를 수행할 수 있다.

[323] 상기 기존의 화면 내 예측 모드 방식에서, 현재 블록의 화면 내 예측 모드 참조 정보는 현재 블록의 화면 내 예측을 복호화할 때 참조할 수 있는 모든 알고리즘에 대해 복호화시 필요한 참조 정보를 의미할 수 있다. 또한, 상기 참조 정보는 단수 또는 복수 개일 수 있으며, 예컨대, MPM index일 수 있다.

[324]

[325] 이하에서는, 제1 방법으로서, 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법에 대해서 후술한다.

[326] 도 16은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[327] 도 16의 예는 도 10의 개념을 구현하기 위한 일 실시예이다. 여기서, 사전 정의된 화면 내 예측 모드는, 부호화기 및 복호화기에서 별도 화면 내 예측 모드로 구성하기로 미리 약속된 화면 내 예측 모드를 의미할 수 있다. 예컨대, 사전 정의된 화면 내 예측 모드는 Planar mode, DC mode, Angular mode와 같이 부호화기 및 복호화기에서 사용될 수 있는 모든 예측 모드를 의미할 수 있다.

이때, 화면 내 예측 모드는 단수 개의 모드 또는 복수 개의 모드 그룹이 될 수 있다.

[328]

[329] 도 17은 본 발명의 일 실시 예에 따른 부호화기/복호화기에서 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법을 설명하기 위한 도면이다.

[330] 도 17의 (a)는 도 16의 개념을 구현하기 위한 부호화기의 일 실시예이고, 도 17의 (b)는 도 16의 개념을 구현하기 위한 복호화기의 일 실시예이다. 도 17의 (a)에서, 별도 화면 내 예측 모드가 현재 블록의 화면 내 예측 모드와 일치할 경우, 부호화기는 별도 화면 내 예측 모드 사용 플래그를 1로 송신할 수 있다. 또한, 별도 화면 내 예측 모드가 현재 블록의 화면 내 예측 모드와 일치하지 않을 경우, 부호화기는 별도 화면 내 예측 모드 사용 플래그를 0으로 송신하고, 기존 화면 내 예측 모드 부호화 방법을 사용하여 현재 블록 화면 내 예측 모드를 부호화할 수 있다.

[331] 도 17의 (b)에서, 복호화기는 별도 화면 내 예측 모드 사용 플래그를 수신할 수 있다. 별도 화면 내 예측 모드 사용 플래그가 1일 경우, 복호화기는 현재 블록 화면 내 예측 모드를 별도 화면 내 예측 모드로 복원할 수 있다. 별도 화면 내 예측 모드 사용 플래그가 0일 경우, 복호화기는 기존 화면 내 예측 모드 복호화 방법을 사용하여 현재 블록 화면 내 예측 모드를 복원할 수 있다. 여기서, 별도 화면 내 예측 모드 사용 플래그의 값은 편의를 위해 1과 0으로 설명하였으나, 이에 제한되지 않으며, true/false를 판단할 수 있는 모든 신호 모두를 포함할 수 있다.

[332]

[333] 도 18은 본 발명의 다른 실시 예에 따른 부호화기/복호화기에서 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법을 설명하기 위한 도면이다.

[334] 도 18a는 도 16의 개념을 구현하기 위한 부호화기의 다른 실시예이고, 도 18b는 도 16의 개념을 구현하기 위한 복호화기의 다른 실시예이다.

[335] 도 18a에서, 별도 화면 내 예측 모드 내에 현재 블록의 화면 내 예측 모드가 존재할 경우, 부호화기는 별도 화면 내 예측 모드 사용 플래그를 1로 송신하고, 별도 화면 내 예측 모드 내 참조 정보를 송신할 수 있다. 여기서, 별도 화면 내 예측 모드 내 참조 정보는 별도 화면 내 예측 모드 내 index와 같이 별도 화면 내 예측 모드 내에서 참조를 위해 필요한 정보를 의미할 수 있다. 도 18a에서, 별도 화면 내 예측 모드 내에 현재 블록의 화면 내 예측 모드가 존재하지 않을 경우, 부호화기는 별도 화면 내 예측 모드 사용 플래그를 0으로 송신하고, 기존 화면 내 예측 모드 부호화 방법을 사용하여 현재 블록 화면 내 예측 모드를 부호화할 수 있다.

[336] 도 18b에서, 복호화기는 별도 화면 내 예측 모드 사용 플래그를 수신할 수 있다.

별도 화면 내 예측 모드 사용 플래그가 1일 경우, 복호화기는 별도 화면 내 예측 모드 참조 정보를 추가로 수신하고, 현재 블록 화면 내 예측 모드를 상기 수신한 별도 화면 내 예측 모드 참조 정보를 이용하여 별도 화면 내 예측 모드로 복원할 수 있다. 별도 화면 내 예측 모드 사용 플래그가 0일 경우, 복호화기는 기존 화면 내 예측 모드 복호화 방법을 사용하여 현재 블록 화면 내 예측 모드를 복원할 수 있다. 여기서, 별도 화면 내 예측 모드 사용 플래그의 값은 편의를 위해 1과 0으로 설명하였으나, 이에 제한되지 않으며, true/false를 판단할 수 있는 모든 신호 모두를 포함할 수 있다.

[337]

[338] 도 19는 본 발명의 다른 실시 예에 따른 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[339] 도 19는 도 13의 개념을 구현하기 위한 일 실시예로서, 도 19를 참조하면, 기정의된 예측 모드를 이용하여 별도 화면 내 예측 모드를 구성할 때, 별도 화면 내 예측 모드 구성 조건에 따라 추가 시그널링 없이 부호화기 및 복호화기에서 동일한 별도 화면 내 예측 모드를 구성할 수 있다.

[340] 도 19의 (a)에서, 현재 블록의 너비(또는 가로 길이) 및 높이(또는 세로 길이)가 각각 N1 및 N2일 경우, 기정의된 화면 내 예측 모드를 이용하여 별도 화면 내 예측 모드가 구성할 수 있고, 상기 별도 화면 내 예측 모드를 참조하여 현재 블록의 화면 내 예측 모드를 구성할 수 있다. 여기서, 상기 기정의된 화면 내 예측 모드는 부호화기/복호화기에서 미리 약속된, 화면 내 예측 모드의 개수를 의미할 수 있다. 즉, 현재 블록의 너비 및 높이에 기초하여 현재 블록에 적용가능한 화면 내 예측 모드의 개수가 유도될 수 있으며, 상기 유도된 화면 내 예측 모드의 개수를 이용하여 별도 화면 내 예측 모드가 구성될 수 있다. 그리고, 상기 별도 화면 내 예측 모드를 이용하여 현재 블록의 화면 내 예측 모드를 구성할 수 있다. 또한, 여기서, N1, N2는 부호화기 및 복호화기에서 사용 가능한 모든 길이를 의미할 수 있다. 한편, 현재 블록의 너비, 높이가 아닌 소정의 분할 깊이를 조건으로 하여 별도 화면 내 예측 모드의 구성 여부를 결정할 수 있다. 또한, 여기서, 상기 별도 화면 내 예측 모드는 MIP 기반의 화면 내 예측 모드를 의미할 수 있다.

[341] 일 예로, 현재 블록(예: CU)의 너비가 4이고 높이가 4인 경우(제1 경우), 현재 블록에 적용가능한 화면 내 예측 모드의 개수는 15개일 수 있다. 이 경우, 상기 현재 블록의 화면 내 예측 모드는 15개의 MIP 기반의 화면 내 예측 모드로부터 유도될 수 있다. 다른 예로, 현재 블록의 너비 또는 높이가 4인 경우, 혹은 현재 블록의 너비 및 높이가 모두 8인 경우(제2 경우), 현재 블록에 적용가능한 화면 내 예측 모드의 개수는 7개일 수 있다. 이 경우, 상기 현재 블록의 화면 내 예측 모드는 7개의 MIP 기반의 화면 내 예측 모드로부터 유도될 수 있다. 또 다른 예로, 상기 제1 경우 및 제2 경우가 아닌 경우, 현재 블록에 적용가능한 화면 내

예측 모드의 개수는 5개일 수 있다. 이 경우, 상기 현재 블록의 화면 내 예측 모드는 5개의 MIP 기반의 화면 내 예측 모드로부터 유도될 수 있다. 또한, 기정의된 예측 모드를 이용하여 별도 화면 내 예측 모드를 구성할 때, 별도 화면 내 예측 모드 구성 조건에 따라 추가 시그널링을 함으로써 부호화기 및 복호화기에서 동일한 별도 화면 내 예측 모드를 구성할 수 있다.

[342] 예컨대, 상기 별도 화면 내 예측 모드가 MIP 기반의 화면 내 예측 모드인 경우, MIP 기반의 화면 내 예측을 지시하는 플래그를 시그널링할 수 있다.

[343] 또한, 예컨대, 복호화기는 상기 플래그에 기초하여 현재 블록의 화면 내 예측 모드를 유도할 수 있다. 즉, MIP 기반의 화면 내 예측을 지시하는 플래그가 1인 경우, 현재 블록의 화면 내 예측 모드는 상술하였던 MIP 기반의 화면 예측 모드로부터 유도될 수 있다.

[344]

[345] 도 19의 (b)에서, 현재 블록이 참조하는 참조 영역 K1, K2에서 예측 정보가 각각 M1, M2일 경우, 기정의된 화면 내 예측 모드를 이용하여 별도 화면 내 예측 모드를 구성할 수 있다. 또한, 상기 별도 화면 내 예측 모드를 참조하여 현재 블록의 화면 내 예측 모드를 구성할 수 있다. 여기서, K1, K2는 현재 블록의 인접 블록 및 주변 블록의 영역 등 현재 블록이 참조할 수 있는 모든 영역을 의미하고, M1, M2는 화면 내 예측 모드, 화면 간 예측 모드, 화면 간 예측 여부, 화면 내 예측 여부 등과 같이 예측과 관련된 모든 정보를 의미할 수 있다.

[346] 또한, 도 19의 예는 추가 시그널링 없이 현재 블록의 화면 내 예측 모드를 부호화기와 복호화기간 기정의된 방법에 따라 별도 화면 내 예측 모드를 구성하는 방법을 포함할 수 있다. 또한, 도 19의 예는 추가 시그널링 없이 현재 블록의 화면 내 예측 모드를 부호화기와 복호화기간 기정의된 방법에 따라 별도 화면 내 예측 모드를 사용하여 현재 블록의 예측 모드를 부호화/복호화하는 방법을 포함할 수 있다.

[347]

[348] 도 20은 본 발명의 다른 실시 예에 따른 부호화기/복호화기에서 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 방법을 설명하기 위한 도면이다.

[349] 도 20은 도 13의 개념을 구현하기 위한 일 실시예로서, 도 20을 참조하면, 별도 화면 내 예측 모드를 기정의된 예측 모드로 구성할 때, 별도 화면 내 예측 모드 구성 조건에 따라 추가 시그널링 없이 부호화기 및 복호화기에서 동일한 별도 화면 내 예측 모드를 구성할 수 있다. 도 20의 (a)에서, 별도 화면 내 예측 모드 구성 조건에 부합하는 경우, 부호화기는 별도 화면 내 예측 모드를 구성할 수 있다. 또한, 부호화기는 상기 별도 화면 내 예측 모드를 이용하여 현재 블록의 화면 내 예측 모드를 부호화하고, 상기 별도 화면 내 예측 모드를 복호화기로 송신할 수 있다. 또한, 별도 화면 내 예측 모드 구성 조건에 부합하지 않는 경우, 부호화기는 별도 화면 내 예측 모드를 구성하지 않고 기존의 화면 내 예측

부호화 방법을 이용하여 현재 블록의 화면 내 예측 모드 부호화를 수행할 수 있다.

[350] 도 20의 (b)에서, 별도 화면 내 예측 모드 구성 조건에 부합하는 경우, 복호화기는 별도 화면 내 예측 모드를 구성하고, 상기 별도 화면 내 예측 모드를 이용하여 현재 블록의 화면 내 예측 모드를 복호화할 수 있다. 또한, 별도 화면 내 예측 모드 구성 조건에 부합하지 않는 경우, 복호화기는 별도 화면 내 예측 모드를 구성하지 않고, 기존의 화면 내 예측 복호화 방법을 이용하여 현재 블록의 화면 내 예측 모드를 복원할 수 있다.

[351] 또한, 도 20의 예는 추가 시그널링 없이 현재 블록의 화면 내 예측 모드를 부호화기와 복호화기간 기정의된 방법에 따라 별도 화면 내 예측 모드를 구성하는 방법을 포함할 수 있다. 또한, 도 20의 예는 추가 시그널링 없이 현재 블록의 화면 내 예측 모드를 부호화기와 복호화기간 기정의된 방법에 따라 별도 화면 내 예측 모드를 사용하여 현재 블록의 예측 모드를 부호화/복호화하는 방법을 포함할 수 있다.

[352]

[353] 도 21은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 구성하는 장치의 블록도이다.

[354] 도 21의 (a)는 추가 시그널링을 사용하는 장치의 일 실시예이고, 도 21의 (b)는 추가 시그널링을 사용하지 않는 장치의 일 실시예이다.

[355] 도 21의 (a)를 참조하면, 별도 화면 내 예측 모드 정보 송신부(부호화기)/수신부(복호화기)는 별도 화면 내 예측 모드 사용 여부 또는 별도 화면 내 예측 모드 내 참조 정보 등에 대한 신호를 시그널링하여 송신/수신할 수 있다. 또한, 별도 화면 내 예측 모드 정보 송신부/수신부는 별도 화면 내 예측 모드의 사용 여부에 따라, 기존 화면 내 예측 모드 부호화부/복호화부 또는 현재 블록의 화면 내 예측 모드를 예측하기 위해 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부를 사용할지 여부를 결정할 수 있다.

[356] 별도 화면 내 예측 모드 구성부는 별도 화면 내 예측 모드를 구성하고, 상기 별도 화면 예측 모드를 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부에 전송할 수 있다. 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부는 상기 별도 화면 내 예측 모드를 사용하여 현재 모드를 부호화/복호화할 수 있다.

[357] 도 21의 (b)를 참조하면, 별도 화면 내 예측 모드 정보 송신부(부호화기)/수신부(복호화기)는 별도 화면 내 예측 모드 사용 여부 또는 별도 화면 내 예측 모드 내 참조 정보 등에 대한 신호를 시그널링하지 않을 수 있다. 별도 화면 내 예측 모드 구성 조건 판단부는 별도 화면 내 예측 모드의 구성 여부나 구성 조건 등을 판단할 수 있다. 별도 화면 내 예측 모드 구성 조건 판단부는 별도 화면 내 예측 모드의 구성 여부나 구성 조건 등에 대한 판단에

따라, 현재 블록의 화면 내 예측 모드를 예측하기 위해 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부 또는 기존 화면 내 예측 모드 부호화부/복호화부를 사용할지를 결정할 수 있다. 별도 화면 내 예측 모드 구성부는 별도 화면 내 예측 모드를 구성하고, 상기 별도 화면 내 예측 모드를 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부에 전송할 수 있다. 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화는 상기 별도 화면 내 예측 모드를 사용하여 현재 모드를 부호화/복호화할 수 있다.

[358]

[359] 이하에서는, 제2 방법으로서, 참조 영역을 참조하여 별도 화면 내 예측 모드를 구성하는 방법에 대해서 후술한다.

[360] 도 22는 본 발명의 일 실시 예에 따른 참조 영역을 참조하여 별도 화면 내 예측 모드를 구성하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[361] 도 22를 참조하면, 별도 화면 내 예측 모드를 구성할 때, 별도 화면 내 예측 모드는 참조 영역 K에 대한 정보로 구성될 수 있고, 또한, 상기 별도 화면 내 예측 모드는 상기 참조 영역에서 참조한 기정의된 화면 내 예측 모드 N으로 구성될 수 있다. 별도 화면 내 예측 모드 사용 여부에 대한 정보는 시그널링되어 부호화기에서 복호화기로 송신될 수 있고, 추가 시그널링 없이 부호화기 및 복호화기에서 동일한 조건 하에 도출될 수 있다. 여기서, 참조 영역 K는 현재 블록의 좌측 블록이나 상단 블록 등을 포함한 주변 블록 전체 또는 일부일 수 있다. 또한, 참조 범위는 현재 픽처의 범주를 벗어난 영상 전체일 수 있다. 또한, 화면 내 예측 모드의 참조 신호는 단수 또는 복수 개일 수 있다. 여기서, 화면 내 예측 모드 N은 부호화기와 복호화기에 기정의된 화면 내 예측 모드를 의미할 수 있다.

[362] 예컨대, 별도 화면 내 예측 모드가 참조 영역 K에 대한 정보로 구성될 경우, 별도 화면 내 예측 모드 사용 여부에 대한 정보가 참일 경우, 참조 영역 K로 접근하여 참조영역 K으로부터 화면 내 예측 모드 N을 구성하여 현재 블록의 화면 내 예측 모드를 예측할 수 있다. 이 경우, 별도 화면 내 예측 모드 사용 여부가 참이지만, 참조 영역이 참조할 수 없는 경우, 상술하였던 제1 방법이 이용되거나 부호화기와 복호화기에서 기정의된 특정 화면 내 예측 모드가 이용될 수 있다. 여기서, 상기 특정 화면 내 예측 모드는, Planar mode, DC mode, Angular mode 등의 모드를 포함할 수 있으며, 단수 또는 복수 개의 그룹으로 구성될 수 있다. 제2 방법은 상술하였던 제1 방법에서 부호화기 및 복호화기에서 기정의된 참조 영역 K로 접근한다는 선행 절차가 추가된 것으로서, 이 경우 별도 화면 내 예측 모드는 제1 방법에서와 같이 기정의된 화면 내 예측 모드로 구성될 수 있다.

[363]

[364] 도 23은 본 발명의 일 실시 예에 따른 참조 영역을 참조하여 별도 화면 내 예측

모드를 구성하는 방법을 설명하기 위한 도면이다.

[365] 도 23a는 도 22의 개념을 구현하기 위한 부호화기의 일 실시예이고, 도 23b는 도 22의 개념을 구현하기 위한 복호화기의 일 실시예이다.

[366] 도 23a를 참조하면, 부호화기는 참조 영역 정보로 구성된 별도 화면 내 예측 모드를 구성할 수 있다. 또한, 상기 별도 화면 내 예측 모드 참조 정보에 따라 참조 영역을 탐색할 수 있다. 이때, 탐색된 참조 영역에서 화면 내 예측 모드가 존재할 경우, 별도 화면 내 예측 모드 참조 여부를 True로 설정하고 별도 화면 내 예측 참조 정보를 복호화기로 송신할 수 있다. 여기서, 별도 화면 내 예측 참조 정보는 별도 화면 내 예측 모드 참조 여부, 참조 위치 등의 정보를 포함할 수 있다. 또한, 탐색된 참조 영역에서 화면 내 예측 모드가 존재하지 않을 경우, 별도 화면 내 예측 모드 참조 여부를 False로 설정하고 별도 화면 내 예측 모드 참조 정보를 복호화기로 송신할 수 있다. 또한, 기존 화면 내 예측 모드 부호화 방법을 사용하여 현재 블록의 화면 내 예측 모드를 부호화할 수 있다.

[367] 도 23b를 참조하면, 복호화기는 별도 화면 내 예측 모드 참조 정보를 수신할 수 있다. 별도 화면 내 예측 모드 참조 여부가 True일 경우, 별도 화면 내 예측 모드 참조 영역 정보로 구성된 별도 화면 내 예측 모드를 구성하고, 상기 별도 화면 내 예측 모드 참조 영역 정보를 참조하여 현재 블록의 화면 내 예측 모드를 복원할 수 있다. 별도 화면 내 예측 모드 참조 여부가 False일 경우, 기존 예측 모드 복호화 방법을 사용하여 현재 블록 화면 내 예측 모드를 복원할 수 있다.

[368] 한편, 참조 영역의 위치는 별도 화면 내 예측 모드 구성 조건에서 기정의된 방법으로 탐색되거나 부호화기에서 복호화기로 참조 영역의 위치가 전송될 수 있다. 또한, 상기 참조 영역의 위치는 현재 블록의 좌측 블록이나 상단 블록 등을 포함한 주변 블록 전체 또는 일부일 수 있고, 참조 범위는 현재 픽처의 범주를 벗어난 영상 전체일 수 있으며, 단수 또는 복수 개일 수 있다.

[369]

[370] 도 24는 본 발명의 일 실시 예에 따른 참조 정보를 이용하여 별도 화면 내 예측 모드를 구성하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[371] 도 24는 도 13의 개념을 구현하기 위한 일 실시예로서, 도 24를 참조하면, 참조 정보를 이용하여 별도 화면 내 예측 모드를 구성할 때, 별도 화면 내 예측 모드 구성 조건에 따라 추가 시그널링 없이 부호화기 및 복호화기에서 동일한 별도 화면 내 예측 모드를 구성할 수 있다.

[372] 도 19의 예에서는 별도 화면 내 예측 모드가 기정의된 화면 내 예측 모드로 구성되는 반면, 도 24의 예에서는 별도 화면 내 예측 모드가 화면 내 예측 모드의 참조 정보로 구성될 수 있다. 여기서, 상기 참조 정보는 참조 여부, 참조 영역에 대한 정보 등 화면 내 예측 모드를 참조할 수 있는 정보를 의미할 수 있다. 또한, 참조 영역의 위치는 별도 화면 내 예측 모드 구성 조건에서 기정의된 방법으로 탐색되거나 부호화기에서 복호화기로 참조 영역의 위치 정보가 전송될 수 있다. 또한, 상기 참조 영역의 위치는 현재 블록의 좌측 영역이나 상단 영역 등을

포함한 주변 영역 전체 또는 일부일 수 있고, 참조 범위는 현재 픽처의 범주를 벗어난 영상 전체일 수 있으며, 단수 또는 복수 개 일 수 있다.

[373] 한편, 도 24에서 현재 블록의 화면 내 예측 모드를 별도 화면 내 예측 모드에서 참조할 경우, 별도 화면 내 예측 모드의 참조 정보에 해당하는 영역에서 화면 내 예측 모드를 참조할 수 있다.

[374] 도 24의 (a)에서, 현재 블록의 너비 및 높이가 각각 N1 및 N2일 경우, 화면 내 예측 모드 참조 정보를 이용하여 별도 화면 내 예측 모드를 구성할 수 있고, 상기 별도 화면 내 예측 모드에 구성된 참조 정보를 참조하여 현재 블록의 화면 내 예측 모드를 구성할 수 있다. 여기서, N1, N2는 부호화기 및 복호화기에서 사용 가능한 모든 길이를 의미할 수 있다. 현재 블록의 너비, 높이가 아닌 소정의 분할 깊이를 조건으로 하여 별도 화면 내 예측 모드의 구성 여부를 결정할 수 있다.

[375] 도 24의 (b)에서, 현재 블록이 참조하는 참조 영역 K1, K2에서 예측 정보가 각각 M1, M2일 경우, 화면 내 예측 모드의 참조 정보를 이용하여 별도 화면 내 예측 모드를 구성할 수 있다. 또한, 상기 별도 화면 내 예측 모드의 참조 정보를 참조하여 현재 블록의 화면 내 예측 모드를 구성할 수 있다. 여기서, K1, K2는 현재 블록의 인접 블록 및 주변 블록의 영역 등 현재 블록이 참조할 수 있는 모든 영역을 의미하고, M1, M2는 화면 내 예측 모드, 화면 간 예측 모드, 화면 간 예측 여부, 화면 내 예측 여부 등과 같이 예측과 관련된 모든 정보를 의미할 수 있다.

[376] 또한, 도 24의 예는 추가 시그널링 없이 현재 블록의 화면 내 예측 모드를 부호화기와 복호화기간 기정의된 방법에 따라 별도 화면 내 예측 모드를 구성하는 방법을 포함할 수 있다. 또한, 도 24의 예는 추가 시그널링 없이 현재 블록의 화면 내 예측 모드를 부호화기와 복호화기간 기정의된 방법에 따라 별도 화면 내 예측 모드를 사용하여 현재 블록의 예측 모드를 부호화/복호화하는 방법을 포함할 수 있다.

[377]

[378] 도 25는 본 발명의 일 실시 예에 따른 참조 정보를 이용하여 별도 화면 내 예측 모드를 구성하는 방법을 설명하기 위한 도면이다.

[379] 도 25는 도 24의 개념을 구현하기 위한 일 실시예로서, 도 25를 참조하면, 참조 정보를 이용하여 별도 화면 내 예측 모드를 구성할 때, 별도 화면 내 예측 모드 구성 조건에 따라 추가 시그널링 없이 부호화기 및 복호화기에서 동일한 별도 화면 내 예측 모드를 구성할 수 있다. 여기서, 상기 참조 정보는 참조 여부, 참조 영역에 대한 정보 등 화면 내 예측 모드를 참조할 수 있는 정보를 의미할 수 있다. 또한, 참조 영역의 위치는 별도 화면 내 예측 모드 구성 조건에서 기정의된 방법으로 탐색되거나 부호화기에서 복호화기로 참조 영역의 위치 정보가 전송될 수 있다. 또한, 상기 참조 영역의 위치는 현재 블록의 좌측 영역이나 상단 영역 등을 포함한 주변 영역 전체 또는 일부일 수 있고, 참조 범위는 현재 픽처의 범주를 벗어난 영상 전체일 수 있으며, 단수 또는 복수 개 일 수 있다.

[380] 도 25의 예는 추가 시그널링 없이 현재 블록의 화면 내 예측 모드를 부호화기와

복호화기간 기정의된 방법에 따라 별도 화면 내 예측 모드를 구성하는 방법을 포함할 수 있다. 또한, 도 25의 예는 추가 시그널링 없이 현재 블록의 화면 내 예측 모드를 부호화기와 복호화기간 기정의된 방법에 따라 별도 화면 내 예측 모드를 사용하여 현재 블록의 예측 모드를 부호화/복호화하는 방법을 포함할 수 있다.

[381]

[382] 도 26은 본 발명의 일 실시 예에 따른 참조 영역이 가용하지 않을 경우 기정의된 화면 내 예측 모드를 이용하여 별도 화면 내 예측 모드를 구성하는 방법을 설명하기 위한 도면이다.

[383] 도 26을 참조하면, 별도 화면 내 예측 모드를 구성할 때, 참조 영역이 가용 영역이 아닐 경우, 기정의된 화면 내 예측 모드를 이용하여 별도 화면 내 예측 모드를 구성할 수 있다.

[384]

[385] 도 27은 본 발명의 일 실시 예에 따른 기정의된 참조 영역을 참조하여 참조 상기 영역이 가용할 경우 별도 화면 내 예측 모드를 구성하는 방법을 설명하기 위한 도면이다.

[386] 여기서, 기정의된 참조 영역은 부호화기 및 복호화기간 미리 설정된 참조 영역을 의미할 수 있다. 이 경우, 참조 영역이 가용 영역이 아닐 경우, 별도 화면 내 예측 모드를 구성하지 않을 수 있다.

[387]

[388] 도 28은 본 발명의 일 실시 예에 따른 참조 영역을 이용하여 별도 화면 내 예측 모드를 구성하는 장치의 블록도이다.

[389] 도 28의 (a)는 추가 시그널링을 사용하는 장치의 일 실시예이고, 도 28의 (b)는 추가 시그널링을 사용하지 않는 장치의 일 실시예이다.

[390] 도 28의 (a)를 참조하면, 별도 화면 내 예측 모드 정보 송신부(부호화기)/수신부(복호화기)는 별도 화면 내 예측 모드 사용 여부 또는 별도 화면 내 예측 모드 내 참조 정보 등에 대한 신호를 시그널링하여 송신/수신할 수 있다. 또한, 별도 화면 내 예측 모드 정보 송신부(부호화기)/수신부(복호화기)는 별도 화면 내 예측 모드의 사용 여부에 따라, 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부 또는 기존 화면 내 예측 모드 부호화부/복호화부를 사용할지를 결정할 수 있다.

[391] 별도 화면 내 예측 모드 구성부는 참조 영역으로부터 참조된 정보를 이용하여 별도 화면 내 예측 모드를 구성할 수 있다. 여기서, 상기 정보는 참조 영역 탐색부로부터 전송될 수 있다. 또한, 별도 화면 내 예측 모드 구성부는 상기 별도 화면 내 예측 모드를 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부에 전송할 수 있다. 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부는 별도 화면 내 예측 모드를 이용하여 현재 블록의 화면 내 예측 모드를 부호화/복호화할 수 있다.

[392] 도 28의 (b)를 참조하면, 별도 화면 내 예측 모드 정보 송신부(부호화기)/수신부(복호화기)는 별도 화면 내 예측 모드 사용 여부 또는 별도 화면 내 예측 모드 내 참조 정보 등에 대한 신호를 시그널링하지 않을 수 있다. 별도 화면 내 예측 모드 구성 조건 판단부는 별도 화면 내 예측 모드의 구성 여부나 구성 조건 등을 판단할 수 있다. 별도 화면 내 예측 모드 구성 조건 판단부는 별도 화면 내 예측 모드의 구성 여부나 구성 조건 등에 대한 판단에 따라, 현재 블록의 화면 내 예측 모드를 예측하기 위해 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부 또는 기존 화면 내 예측 모드 부호화부/복호화부를 사용할 지를 결정할 수 있다. 별도 화면 내 예측 모드 구성부는 참조 영역으로부터 참조된 정보를 이용하여 별도 화면 내 예측 모드를 구성하고, 상기 별도 화면 내 예측 모드를 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부에 전송할 수 있다. 여기서, 상기 정보는 참조 영역 탐색부로부터 전송될 수 있다. 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부는 상기 별도 화면 내 예측 모드를 사용하여 현재 모드를 부호화/복호화할 수 있다.

[393]

[394] 이하에서는, 제3 방법으로서, 별도 화면 내 예측 모드를 MPM 후보 리스트에 구성하지 않는 방법에 대해서 후술한다.

[395] 여기서, 별도 화면 내 예측 모드는 상술하였던 제1 방법 또는 제2 방법으로 결정될 수 있는 모든 화면 내 예측 모드의 경우를 포함할 수 있다. 본 개시에 따를 때, MPM 후보 리스트에 별도 화면 내 예측 모드를 포함시키지 않아서, MPM의 길이를 줄임으로써 최대 MPM index의 크기를 줄일 수 있다. 현재 블록의 화면 내 예측 모드를 부호화/복호화할 때, Planar mode나 좌측 인접 블록의 예측 정보와 같이 확률적으로 높게 선택될 예측 모드를 별도 화면 내 예측 모드로 구성하여 참조하는 방법이 MPM 후보 리스트를 참조하는 것보다 압축 효율이 더 높을 수 있다. 여기서, 별도 화면 내 예측 모드는 상술하였던 제1 방법에서의 예와 같이 Planar mode, DC mode, Angular mode 등의 기정의된 화면 내 예측 모드일 수 있다. 또는, 별도 화면 내 예측 모드는 좌측 인접 블록이나 상단 인접 블록과 같은 참조 영역에서의 부호화/복호화된 모드일 수 있으며, 또는 상술하였던 제2 방법에서의 예와 같이 참조 영역에 대한 정보를 포함한 참조 정보로 구성될 수 있다.

[396]

[397] 도 29는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반한 부호화/복호화 과정을 설명하기 위한 도면이다.

[398] 부호화기/복호화기는 별도 화면 내 예측 모드 사용 여부 flag를 확인함으로써, 해당 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화/복호화 수행 여부를 결정할 수 있다. 별도 화면 내 예측 모드 사용 여부 flag가 true일 경우 부호화기와 복호화기간 기정의된 화면 내 예측 모드를 이용하여 현재 블록을

부호화/복호화할 수 있다. 또는, 별도 화면 내 예측 모드 사용 여부 flag가 false일 경우 MPM 후보 리스트를 구성할 수 있다. 여기서, MPM 후보 리스트를 구성할 때 상기 별도 화면 내 예측 모드를 MPM 후보 리스트에 추가하지 않을 수 있다. 그리고, MPM flag를 확인하고, MPM flag가 true일 경우 MPM 후보 리스트를 참조하여 현재 블록의 화면 내 예측 모드를 부호화/복호화할 수 있다. MPM flag가 false일 경우 현재 블록의 화면 내 예측 모드는 Fixed-Length coding 또는 Truncated-binary coding 등의 방법으로 부호화/복호화될 수 있다.

[399]

[400] 도 30은 본 발명의 다른 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반한 부호화/복호화 과정을 설명하기 위한 도면이다.

[401] 도 29는 기정의된 화면 내 예측 모드로 구성된 별도 화면 내 예측 모드에 기반한 부호화/복호화 과정의 일 실시예인 반면, 도 30은 참조 정보로 구성된 별도 화면 내 예측 모드에 기반한 부호화/복호화 과정의 일 실시예이다. 따라서, 도 30에서는 별도 화면 내 예측 모드 내 참조 정보에 접근하여 참조 영역으로부터 화면 내 예측 모드를 참조하는 과정이 추가될 수 있다.

[402] 도 30을 참조하면, 부호화기/복호화기는 별도 화면 내 예측 모드 사용 여부 flag를 확인함으로써, 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화/복호화 수행 여부를 결정할 수 있다. 별도 화면 내 예측 모드 사용 여부 flag가 true일 경우 별도 화면 내 예측 모드 내 참조 영역 정보를 이용하여 현재 블록의 화면 내 예측 모드를 부호화/복호화할 수 있다. 또는, 별도 화면 내 예측 모드 사용 여부 flag가 false일 경우 MPM 후보 리스트를 구성할 수 있다. 여기서, MPM 후보 리스트를 구성할 때 별도 화면 내 예측 모드의 참조 영역에서 참조하는 화면 내 예측 모드를 MPM 후보 리스트에 추가하지 않을 수 있다. 그리고, MPM flag를 확인하고, MPM flag가 true일 경우 MPM 후보 리스트를 참조하여 현재 블록의 화면 내 예측 모드를 부호화/복호화할 수 있다. MPM flag가 false일 경우 현재 블록의 화면 내 예측 모드는 Fixed-Length coding 또는 Truncated-binary coding 등의 방법으로 부호화/복호화될 수 있다.

[403]

[404] 도 31은 본 발명의 일 실시 예에 따른 참조 영역 가용 여부에 따른 별도 화면 내 예측 모드 구성에 기반한 부/복호화 과정을 설명하기 위한 도면이다.

[405] 도 31은 참조 영역을 좌측 인접 영역으로 사용한 일 예로서, 참조 영역의 위치는 별도 화면 내 예측 모드 구성 조건에서 기정의된 방법으로 탐색되거나 부호화기에서 복호화기로 참조 영역의 위치 정보가 위치가 전송될 수 있다. 또한, 상기 참조 영역의 위치는 현재 블록의 좌측 영역이나 상단 영역 등을 포함한 주변 영역 전체 또는 일부일 수 있고, 참조 범위는 현재 픽처의 범주를 벗어난 영상 전체일 수 있으며, 단수 또는 복수 개일 수 있다.

[406] 도 31을 참조하면, 도 30의 예와 다르게 부호화기/복호화기는 우선 별도 화면 내 예측 모드 참조 flag를 확인하지 않고 참조 영역의 존재 유무에 따라 바로 참조

영역의 예측 모드를 현재 블록의 화면 내 예측 모드에 이용할지 여부를 결정할 수 있다. 부호화기/복호화기는 참조 영역이 존재하는지 확인하고, 참조 영역이 존재하는 경우 상기 참조 영역의 화면내 예측 모드를 이용하여 현재 블록의 화면 내 예측 모드를 부호화/복호화할 수 있다. 또는, 참조 영역이 가용하지 않는 경우, 부호화기/복호화기는 MPM 후보 리스트를 구성할 수 있다. 여기서, MPM 후보 리스트를 구성할 때 별도 화면 내 예측 모드의 참조 영역에서 참조하는 화면 내 예측 모드 또는 기정의된 화면 내 예측 모드를 MPM 후보 리스트에 추가하지 않을 수 있다. 도 31을 참조하면, 현재 블록의 좌측 인접 영역이 비가용 상태인 경우, 현재 블록의 좌측 인접 영역의 화면 내 예측 모드를 기정의된 화면 내 예측 모드로 대체할 수 있다. 또한, 상기 기정의된 화면 내 예측 모드를 제외하고 MPM 후보 리스트를 구성할 수 있다. 그리고, 이어서 MPM flag를 확인하고, MPM flag가 true일 경우 MPM 후보 리스트를 참조하여 현재 블록의 화면 내 예측 모드를 부호화/복호화할 수 있다. MPM flag가 false일 경우 현재 블록의 화면 내 예측 모드는 Fixed-Length coding 또는 Truncated-binary coding 등의 방법으로 부호화/복호화될 수 있다.

[407]

[408] 도 32는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반한 부호화/복호화 장치의 블록도이다.

[409] 별도 화면 내 예측 모드 구성부의 동작에 따라 MPM 구성 변경이 발생할 수 있다. 도32의 (a)는 추가 시그널링을 사용하는 장치의 일 실시예이고, 도 32의 (b)는 추가 시그널링을 사용하지 않는 장치의 일 실시예이다.

[410] 도 32의 (a)를 참조하면, 별도 화면 내 예측 모드 정보 송신부(부호화기)/수신부(복호화기)는 별도 화면 내 예측 모드의 사용 여부를 결정하고, 별도 화면 내 예측 모드 사용이 true이면 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부는 현재 블록의 화면 내 예측 모드를 복원할 수 있다. 또는, 별도 화면 내 예측 모드 사용이 false이면 별도 화면 내 예측 모드를 제외한 MPM 구성부에서 MPM 후보 리스트를 구성하고 현재 블록의 화면 내 예측 모드를 복원할 수 있다.

[411] 도 32의 (b)를 참조하면, 별도 화면 내 예측 모드 구성 조건 판단부는 별도 화면 내 예측 모드의 사용 여부를 결정하고, 별도 화면 내 예측 모드 사용 구성 조건이 true이면 별도 화면 내 예측 모드를 사용한 화면 내 예측 모드 부호화부/복호화부는 현재 블록의 화면 내 예측 모드를 복원할 수 있다. 또는, 별도 화면 내 예측 모드 사용 구성 조건이 false이면 별도 화면 내 예측 모드를 제외한 MPM 구성부에서 MPM 후보 리스트를 구성하고 현재 블록의 화면 내 예측 모드를 복원할 수 있다.

[412]

[413] 이하에서는, 제4 방법으로서, 별도 화면 내 예측 모드와 관련된 신호의 시그널링을 통해 다른 예측 과정을 생략하는 방법에 대해서 후술한다.

[414] 여기서, 다른 예측 과정은 MPM, non MPM, IBC mode, Merge mode, AMVP mode, CIIP(Combined Intra Inter Prediction) 등 화면 간 예측 또는 화면 내 예측에서 수행될 수 있는 모든 예측 방법의 전체 또는 일부를 의미할 수 있다. 또한, 별도 화면 내 예측 모드 관련 신호 시그널링은 SPS, PPS, 블록, Coding unit 등 부호화기 및 복호화기에서 사용하는 모든 구분 단위에서 수행될 수 있다. 또한, 다른 예측 과정을 생략한다는 것은 다른 예측 과정의 수행을 위한 연산이나 유도과정, 시그널링 등 해당 예측 방법을 수행하는데 관련된 모든 과정의 전체 또는 일부가 생략될 수 있음을 의미할 수 있다. 이때, 다른 예측 과정의 생략은 별도 화면 내 예측 모드의 구성에 따라 복수의 예측 과정이 생략될 수 있고, 또는 특정 예측 과정이 생략될 수도 있다.

[415] 다른 예측 과정을 생략함으로써 부호화기 및 복호화기의 연산량 및 메모리 사용량을 감소시키거나, 또는 다른 예측 모드에서 사용하는 시그널링도 생략할 수 있다. 다른 예측 모드에서 사용되는 시그널링을 생략함에 따라 부호화 효율을 향상시킬 수 있다. 다른 예측 과정을 생략함으로써 생략되는 시그널링은 MPM flag, MPM index와 같이 MPM 리스트 관련 시그널링, 화면 내 예측에 사용되는 Non MPM 시그널링, IBC mode, Merge mode, AMPV mode 관련 시그널링, 모션 벡터 시그널링 등을 의미할 수 있다.

[416] 별도 화면 내 예측 모드 관련 신호는 별도 화면 내 예측 모드의 사용 여부, 참조 신호 등 별도 화면 내 예측 모드에서 사용할 수 있는 단수 혹은 복수의 신호를 의미할 수 있다. 이때, 하나의 신호가 복수의 의미를 지닐 수도 있다. 별도 화면 내 예측 모드 관련 신호의 전체 또는 일부가 시그널링되면 다른 예측 과정의 전체 또는 일부를 생략하거나, 또는 다른 예측 과정에서 사용되는 시그널링의 전체 또는 일부를 생략할 수 있다.

[417]

[418] 도 33은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 관련 신호 시그널링에 기반하여 다른 예측 과정을 생략하는 방법을 설명하기 위한 도면이다.

[419] 도 33을 참조하면, 별도 화면 내 예측 모드 관련 신호 시그널링을 통하여 현재 블록의 화면 내 예측 모드를 구성할 수 있을 경우, 다른 예측 과정 또는 상기 다른 예측 과정에서 필요한 시그널링을 생략하고, 현재 블록의 별도 화면 내 예측 모드를 구성할 수 있다. 다른 예측 A는 별도 예측 모드가 아닌 다른 예측들 중 별도 예측 모드보다 우선적으로 수행될 수 있는 다른 예측을 의미할 수 있다. 이때, 상기 다른 예측 A는 하나의 예측 방법이 될 수 있고, 또는 복수의 예측 방법이 될 수도 있다. 또한, 다른 예측 B는 별도 예측 모드가 아닌 다른 예측들 중 별도 예측 모드의 구성에 따라 생략될 수 있는 예측을 의미할 수 있다. 이때, 상기 다른 예측 B는 하나의 예측 방법이 될 수 있고, 또는 복수의 예측 방법이 될 수도 있다. 다른 예측 과정 A 및/또는 다른 예측 과정 B의 수행 여부는 부호화기 및 복호화기에서 수행 여부를 결정하는 신호가 시그널링 되거나 또는 부호화기 및

복호화기에서 기정의된 규칙에 따라 결정될 수 있다.

[420] 도 33a를 참조하면, '별도 화면 내 예측 모드를 사용한 경우 다른 예측 과정 A를 사용하는가' 단계에서 부호화기는 다른 예측 과정 A를 사용하는지 여부를 판단할 수 있다. 다른 예측 과정 A를 사용하는 경우, '다른 예측 과정 A 사용' 단계에서 별도 화면 내 예측 모드 관련 신호에 대한 시그널링이 생략될 수 있다. 또는, 다른 예측 과정 A를 사용하지 않는 경우, '별도 화면 내 예측 모드를 사용하는가?' 단계에서 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다.

[421] 별도 화면 내 예측 모드를 사용하는 경우, '별도 화면 내 예측 모드 관련 신호 시그널링' 단계에서 별도 화면 내 예측 모드와 관련된 신호를 시그널링하고 다른 예측 과정 B를 생략할 수 있다. 또는 별도 화면 내 예측 모드를 사용하지 않는 경우, 다른 예측 과정 B를 사용 할 수 있다.

[422] 도 33b를 참조하면, '다른 예측 과정 A를 사용하는가?' 단계에서 복호화기는 다른 예측 과정 A를 사용하는지 여부를 판단할 수 있다. 다른 예측 과정 A를 사용하는 경우, '다른 예측 과정 A 사용' 단계에서, 별도 화면 내 예측 모드 관련 신호의 수신 및 상기 신호와 연관된 과정이 생략될 수 있다. 또한, 별도 화면 내 예측 과정이 생략됨에 따라 다른 예측 과정 B도 함께 생략될 수 있다. 다른 예측 과정 A를 사용하지 않는 경우, '별도 화면 내 예측 모드 관련 신호 수신' 단계에서 별도 화면 내 예측 모드 관련 신호를 수신할 수 있다. 또한, '별도 화면 내 예측 모드를 사용하는가?' 단계에서 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다. 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드 관련 신호를 시그널링하여 현재 블록의 복호화를 수행할 수 있다. 또는, 별도 화면 내 예측 모드를 사용하지 않는 경우, '다른 예측 과정 B 사용' 단계에서 다른 예측 과정 B를 사용하여 현재 블록의 복호화를 수행할 수 있다.

[423] 표 1은 별도 화면 내 예측 모드의 수행 여부에 따른 수행 여부 신호 및 별도 화면 내 예측 모드 인덱스의 시그널링의 일 예이다.

[424] [표1]

수행여부	수행 여부 신호	별도 화면 내 예측 모드 인덱스
수행	시그널링	시그널링
수행 안함	시그널링	시그널링 생략

[425]

[426] 표 1을 참조하면, 별도 화면 내 예측 모드가 사용되지 않는 경우에도 별도 화면 내 예측 모드 관련 신호가 시그널링될 수 있다. 이때, 별도 화면 내 예측 모드의 수행 여부를 제외한 다른 관련 신호의 시그널링은 생략될 수 있다. 예컨대, 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드를 수행함을 나타내는 수행 여부 신호가 시그널링될 수 있다. 또한, 복수의 별도 화면 내 예측

모드를 구성하는 경우, 상기 복수의 별도 화면 내 예측 모드 중 하나의 모드를 지시하는 별도 화면 내 예측 모드 인덱스가 시그널링될 수 있다. 별도 화면 내 예측 모드를 사용하지 않는 경우, 별도 화면 내 예측 모드를 수행하지 않음을 나타내는 수행 여부 신호가 시그널링될 수 있다. 이때, 복수의 별도 화면 내 예측 모드 중 하나의 모드를 지시하는 별도 화면 내 예측 모드 인덱스는 생략될 수 있다. 한편, 별도 화면 내 예측 모드에 관한 신호의 종류와 개수는 별도 화면 내 예측 모드의 수행 방식에 따라 변경될 수 있다.

[427]

[428] 도 34는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 관련 신호 시그널링에 기반하여 다른 예측 과정을 생략하는 장치의 블록도이다.

[429] 도 34를 참조하면, 별도 화면 내 예측 모드 구성부는 별도 예측 모드에서 사용할 화면 내 예측 모드를 결정할 수 있으며, 상술하였던 제1 및/또는 제2 방법 등이 이용될 수 있다. 조건 판단부는 별도 화면 내 예측과 다른 예측 방법 중 선택된 예측 방법을 판단할 수 있다.

[430] 도 34의 (a)를 참조하면, 조건 판단부는 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다. 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드 신호 송신부는 다른 예측 신호에 관한 송신을 생략하고 별도 화면 내 예측 모드 신호를 복호화기로 전송할 수 있다. 별도 화면 내 예측 모드를 사용하지 않는 경우, 다른 예측 신호 송신부는 현재 블록의 화면 내 예측 모드를 예측하기 위해 사용된 정보를 부호화할 수 있다.

[431] 도 34의 (b)를 참조하면, 신호 수신부는 별도 화면 내 예측 모드 신호를 수신할 수 있다. 신호 판단부는 별도 화면 내 예측 모드 사용 여부를 나타내는 신호를 이용하여 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다. 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드를 사용한 화면 내 예측 복호화부는 다른 예측 과정을 생략하고 별도 화면 내 예측 모드를 이용하여 현재 블록을 복호화를 수행할 수 있다. 별도 화면 내 예측 모드를 사용하지 않는 경우, 다른 예측 복호화부는 다른 예측을 수행하는데 필요한 정보를 이용하여 현재 블록을 복호화할 수 있다.

[432] 한편, 본 개시에 따를 때, 예컨대, 일반적으로 높은 부호화 효율을 가지는 화면 내 예측 모드가 별도 화면 내 예측 모드에 포함된 경우 또는 별도 화면 내 예측 모드를 이용한 부호화 과정이 다른 예측 과정을 이용한 부호화 과정보다 높은 효율을 가지는 경우 등 별도 화면 내 예측 모드를 이용하여 현재 블록의 화면 내 예측을 수행하는 것이 소정의 크기 이상의 예측 효율을 가지는 경우, 별도 화면 내 예측 모드를 이용하도록 설정할 수 있다.

[433]

[434] 도 35는 본 발명의 일 실시 예에 따른 높은 부호화 효율을 보이는 화면 내 예측 모드가 별도 화면 내 예측 모드에 포함되는 경우를 설명하기 위한 도면이다.

[435] 도 35를 참조하면, 현재 블록을 Planar mode로 부호화하였을 때 높은 부호화

효율을 가지는 경우, 별도 화면 내 예측 모드를 Planar 모드를 결정하고, 상기 별도 화면 내 예측 모드 정보를 시그널링하고, 다른 예측 과정을 생략할 수 있다. 한편, Planar mode를 예로 들었으나, 이에 제한되지 않으며, DC mode, Angular mode 등과 같이 부호화기 및 복호화기에서 사용될 수 있는 모든 예측 모드 중 전체 또는 일부가 될 수 있다.

[436]

[437] 도 36은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 이용한 부호화 과정이 다른 예측 과정을 이용한 부호화 과정보다 높은 효율을 가지는 경우를 설명하기 위한 도면이다.

[438] 현재 블록을 별도 화면 내 예측 모드를 이용하여 부호화하였을 때의 Cost가 상기 현재 블록을 다른 예측 과정을 이용하여 부호화하였을 때의 Cost보다 낮은 경우, 별도 화면 내 예측 모드 정보를 시그널링하고, 다른 예측 과정을 생략할 수 있다. 한편, 부호화 효율을 계산하기 위하여 Cost 계산을 예로 들었으나, 이에 제한되지 않으며, 다른 방식의 부호화 효율 계산 방법이 적용될 수 있다.

[439]

[440] 도 37은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 이용한 부호화 과정이 다른 예측 과정을 이용한 부호화 과정보다 높은 효율을 가지는 경우 부호화/복호화 과정을 설명하기 위한 도면이다.

[441] 도 37을 참조하면, '별도 화면 내 예측 모드 사용시 Cost 계산' 단계에서 현재 블록을 별도 화면 내 예측 모드를 이용하여 부호화했을 때의 Cost를 계산할 수 있다. '다른 예측 과정 사용시 Cost 계산' 단계에서 현재 블록을 다른 예측 과정을 이용하여 부호화했을 때의 Cost를 계산할 수 있다. '별도 화면 내 예측 모드 사용시 Cost가 다른 예측 과정 사용시 Cost보다 낮은가?' 단계에서 상기 계산된 별도 화면 내 예측 모드 사용시 Cost 및 다른 예측 과정 사용시 Cost를 비교할 수 있다. 별도 화면 내 예측 모드 사용시 Cost가 다른 예측 과정 사용시 Cost보다 낮은 경우, '별도 화면 내 예측 모드 관련 시그널링' 단계에서 별도 화면 내 예측 모드와 관련된 정보를 복호화기로 전송하고, 다른 예측 과정을 생략할 수 있다. 또는, 별도 화면 내 예측 모드 사용시 Cost가 다른 예측 과정 사용시 Cost보다 높은 경우, 현재 블록을 다른 예측 과정을 이용하여 부호화할 수 있다.

[442]

[443] 도 38은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드를 이용한 부호화 과정이 소정의 크기 이상의 예측 효율을 가지는 경우 부호화/복호화 과정을 설명하기 위한 도면이다.

[444] '별도 화면 내 예측 모드 수행' 단계에서 별도 화면 내 예측을 수행할 수 있다. '별도 화면 내 예측 모드 Cost 계산' 단계에서 현재 블록을 별도 화면 내 예측 모드를 이용하여 부호화했을 때의 Cost를 계산할 수 있다. '별도 화면 내 예측 모드의 Cost가 충분히 낮은가?' 단계에서 상기 계산된 별도 화면 내 예측 모드의 Cost를 기설정된 크기의 임계값과 비교할 수 있다. 별도 화면 내 예측 모드의

Cost가 상기 임계값보다 작은 경우, 별도 화면 내 예측 모드와 관련된 정보를 복호화기로 전송하고, 다른 예측 과정을 생략할 수 있다. 또는, 별도 화면 내 예측 모드의 Cost가 상기 임계값보다 크거나 같은 경우, 현재 블록을 다른 예측 과정을 이용하여 부호화할 수 있다. 한편, 상기 임계값은 부호화기와 복호화기간 기정의된 값이거나, 부호화기에서 복호화기로 전송된 값일 수 있다.

[445]

[446] 도 39는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 사용 여부에 기반하여 MPM 과정을 생략하는 방법에 대한 기본 개념을 설명하기 위한 도면이다.

[447] 도 39를 참조하면, 별도 화면 내 예측 모드를 이용하여 현재 블록의 화면 내 예측 모드를 구성할 수 있는 경우, MPM 후보 리스트를 참조하지 않아도 되기 때문에, MPM 후보 리스트와 관련된 시그널링을 생략함으로써 불필요한 시그널링을 줄일 수 있다.

[448]

[449] 도 40은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 사용 여부에 기반하여 MPM 과정을 생략하는 방법을 설명하기 위한 도면이다.

[450] 도 40을 참조하면, 시그널링되는 별도 화면 내 예측 모드를 MPM 과정보다 먼저 구성함으로써, MPM 과정이 생략될 수 있다. 이때, 상기 생략되는 MPM 과정은 도 33 내지 도 38에서 상술하였던 다른 예측 과정을 의미할 수 있다. 여기서, MPM 과정은 부호화 및 복호화에 필요한 MPM 구성, MPM flag, MPM index 등의 MPM 관련 신호 송수신 등을 의미할 수 있다.

[451] 도 40의 (a)를 참조하면, '별도 화면 내 예측 모드를 사용하는가?' 단계에서 현재 블록이 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다. 별도 화면 내 예측 모드를 사용하는 경우, '별도 화면 내 예측 모드 관련 신호 시그널링' 단계에서 별도 화면 내 예측 모드 관련 신호를 시그널링할 수 있다. 별도 화면 내 예측 모드를 사용하지 않는 경우, 'MPM 과정 사용' 단계에서 MPM 과정을 사용하여 현재 블록의 부호화를 수행할 수 있다.

[452] 도 40의 (b)를 참조하면, '별도 화면 내 예측 모드 관련 신호 수신' 단계에서 별도 화면 내 예측 모드 관련 신호를 수신할 수 있다. '별도 화면 내 예측 모드를 사용하는가?' 단계에서 현재 블록이 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다. 별도 화면 내 예측 모드를 사용하는 경우, '별도 화면 내 예측 모드 사용' 단계에서 별도 화면 내 예측 모드를 사용하여 현재 블록의 복호화를 수행하고, MPM 과정을 생략할 수 있다. 별도 화면 내 예측 모드를 사용하지 않는 경우, 'MPM 과정 사용' 단계에서 MPM 과정을 사용하여 현재 블록의 복호화를 수행할 수 있다.

[453]

[454] 도 41은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드의 사용 여부에 기반하여 MPM 과정을 생략하는 장치의 블록도이다.

[455] 별도 화면 내 예측 모드 구성부는 별도 화면 내 예측 모드에서 사용할 화면 내 예측 모드를 결정할 수 있으며, 상술하였던 제1 방법, 제2 방법 등이 사용될 수 있다. 조건 판단부는 별도 화면 내 예측 모드를 이용한 예측 방법 또는 MPM 후보 리스트를 이용한 예측 방법 중 선택된 예측 방법을 판단할 수 있다.

[456] 도 41의 (a)를 참조하면, 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드 신호 송신부는 별도 화면 내 예측 모드와 관련된 정보를 복호화기로 전송하고 MPM 관련 정보에 관한 전송을 생략할 수 있다. 별도 화면 내 예측 모드를 사용하지 않는 경우, MPM 신호 송신부는 MPM 관련 신호를 부호화할 수 있다.

[457] 도 41의 (b)를 참조하면, 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드를 사용한 화면 내 예측 복호화부는 별도 화면 내 예측 모드를 이용하여 현재 블록의 복호화를 수행하고 MPM 예측 과정을 생략할 수 있다. MPM 화면 내 예측 복호화부는 MPM을 사용한 화면 내 예측을 수행하여 현재 블록을 복호화할 수 있다.

[458] 별도 화면 내 예측 모드 관련 정보를 시그널링하는 경우, 별도 화면 내 예측 모드 사용 여부를 각 단위 또는 일부 단위에서 시그널링할 수 있다. 또한, 별도 화면 내 예측 모드 관련 정보가 기정의된 경우 또는 다른 정보로부터 유도하여 사용하는 경우, 상기 시그널링을 생략할 수 있다.

[459] 표 2 내지 표 4는 별도 화면 내 예측 모드와 관련된 정보를 시그널링하는 일 예이다.

[460] 여기서, Intramode_n_enable_flag는 송신되는 단위 및 송신되는 단위의 하위 단위에서 별도 화면 내 예측 모드 관련 기술을 사용할지 여부를 결정하는 구문요소(Syntax)이다. 예컨대, Intramode_n_enable_flag가 참인 경우 송신되는 단위 및 송신되는 단위의 하위 단위에서 별도 화면 내 예측 모드 관련 기술이 사용 될 수 있으며, Intramode_n_enable_flag이 거짓인 경우 송신되는 단위 및 송신되는 단위의 하위 단위에서 별도 화면 내 예측 모드 관련 기술이 사용되지 않을 수 있다.

[461] 한편, 별도 화면 내 예측 모드 관련 기술 사용 여부에 대해 미리 결정된 경우 상기 시그널링이 생략될 수 있다.

[462] 표 2는 SPS(Sequence Parameter Set) Syntax에 별도 화면 내 예측 모드 관련 기술의 사용 여부 enable 시그널링이 포함된 일 예이다. 표 2를 참조하면, 별도 화면 내 예측 모드 관련 방법의 사용 여부를 SPS 단위에서 결정할 수 있다.

[463] [표2]

seq_parameter_set_rbsp( ) {	Descriptor
sps_seq_parameter_set_id	ue(v)
...	
Intramode_n_enable_flag	**u(1)**
...	
}	

[464]

[465] 표 3은 PPS(Picture Parameter Set) Syntax에 별도 화면 내 예측 모드 관련 기술의 사용 여부 enable 시그널링이 포함된 일 예이다. 표 3을 참조하면, 별도 화면 내 예측 모드 관련 방법의 사용 여부를 PPS 단위에서 결정할 수 있다.

[466] [표3]

pic_parameter_set_rbsp( ) { pps_pic_parameter_set_id	Descriptor ue(v)
pps_seq_parameter_set_id	ue(v)
... **Intramode_n_enable_flag**	**u(1)**
...	
}	

[467]

[468] 표 4는 Tile group header Syntax에 별도 화면 내 예측 모드 관련 기술의 사용 여부 enable 시그널링이 포함된 일 예이다. 표 4를 참조하면, 별도 화면 내 예측 모드 관련 방법의 사용 여부를 Tile group header 단위에서 결정할 수 있다.

[469] [표4]

tile_group_header( ) {	Descriptor
tile_group_pic_parameter_set_id	ue(v)
...	
Intramode_n_enable_flag	**u(1)**
...	
}	

[470]

[471] 또한, 별도 화면 내 예측 모드 시그널링을 사용하는 경우, 블록 별로 부호화

과정에서 별도 화면 내 예측 모드가 사용되었는지 여부를 나타내는 신호가 시그널링되거나 또는 다른 정보로부터 유도될 수 있다.

[472] 표 5는 CU에 별도 화면 내 예측 모드 시그널링이 적용된 경우, Coding unit Syntax에 별도 화면 내 예측 모드 사용 시그널링이 포함된 경우의 일 예이다.

[473] 표 5를 참조하면, Intramode_n_enable_flag는 상위 단에서 값이 결정되는 별도 화면 내 예측 모드 관련 기술을 사용할지 여부를 결정하는 정보를 의미할 수 있다. Intramode_n_enable_flag의 값은 SPS, PPS, Tile group header 등에서 결정될 수 있다. 예컨대, Intramode_n_enable_flag가 참인 경우 별도 화면 내 예측 모드 관련 기술이 사용될 수 있으며, Intramode_n_enable_flag가 거짓인 경우 별도 화면 내 예측 모드 관련 기술이 사용될 수 없다. 한편, Intramode_n_enable_flag의 명칭은 설명의 편의를 위해 임의로 기술한 것으로서, 다른 명칭의 신호로 구성될 수 있다.

[474] 또한, Intramode_N_flag_use는 해당 블록이 별도 화면 내 예측 모드 N으로 부호화 되었는지 여부를 나타내는 정보를 의미할 수 있다. 여기서, 화면 내 예측 모드 N은 Planar_mode, DC_mode, Angular_mode 등 부호화기와 복호화기간 동일하게 기정의되어 사용될 수 있는 화면 내 예측 모드를 의미할 수 있다. Intramode_N_flag_use의 명칭은 설명의 편의를 위해 임의로 기술한 것으로서, 다른 명칭의 신호로 구성될 수 있다

[475]

[476] 표 5는 Coding unit Syntax에 별도 화면 내 예측 모드 사용 시그널링이 포함된 경우의 일 예이다.

[477] [표5]

coding_unit(x0, y0, cbWidth, cbHeight , isInShareRegion) {	Descriptor
if(CuPredMode[x0][y0] = = MODE_INTRA) {	
...	
if(Intramode_n_enable_flag) {	
Intramode_N_flage_use	**u(1)**
}	
...	
}	
}	

[478]

[479] 이하에서는, 제5 방법으로서, 현재 블록의 화면 내 예측 모드를 구성하는 과정에서 별도 화면 내 예측 모드를 우선적으로 구성하고, 상기 별도 화면 내 예측 모드를 구성하는 경우 조건부로 다른 예측 과정을 생략하는 방법에 대해서

후술한다.

[480] 여기서, 다른 예측 과정은 MPM, non MPM, IBC(Intra Block Copy), Merge mode, AMPV mode, CIIP(Combined Intra Inter Prediction) 등 화면 간 예측 또는 화면 내 예측에서 수행될 수 있는 예측 방법의 전체 또는 일부를 의미할 수 있다. 또한, 다른 예측 과정을 생략한다는 것은 다른 예측 과정의 수행을 위한 연산이나 유도과정, 시그널링 등 해당 예측 방법의 수행에 관련된 과정의 전체 또는 일부가 생략될 수 있음을 의미할 수 있다. 이때, 다른 예측 과정의 생략은 별도 화면 내 예측 모드의 구성에 따라 복수의 예측 과정이 생략될 수 있고, 또는 특정 예측 과정이 생략될 수도 있다.

[481] 별도 화면 내 예측 모드의 구성 과정을 다른 예측 모드보다 우선하여 구성하고, 또한 별도 화면 내 예측 모드의 구성에 따라 다른 예측 과정을 생략함으로써 부호화기 및 복호화기의 연산량 및 메모리 사용량을 줄일 수 있으며, 또한, 시그널링을 생략하는 경우 부호화 효율을 향상시킬 수 있다.

[482]

[483] 별도 화면 내 예측 모드를 구성하는 과정에서, 다른 예측 과정을 생략하는 방법의 일 실시예는 다음과 같다. 예컨대, 별도 화면 내 예측 모드 구성시 특정 위치에서 참조한 경우, 별도 화면 내 예측 모드 구성시 특정 화면 내 예측 모드로 별도 화면 내 예측 모드가 구성된 경우, 별도 화면 내 예측 모드를 통한 화면 내 예측 수행시 예측 효율이 일정 수준 이상인 경우, 별도 화면 내 예측 모드를 사용하는 경우 등이 있을 수 있다.

[484] 또한, 별도 화면 내 예측 모드를 구성하는 과정에서, 특정 위치에서 참조한 경우 다른 예측 과정을 생략하는 방법의 일 실시예는 다음과 같다. 예컨대, 별도 화면 내 예측 모드 구성시 현재 블록의 좌측 블록을 참조하여 별도 화면 내 예측 모드를 설정한 경우 다른 예측 과정을 생략하는 방법 등이 있을 수 있다.

[485] 또한, 별도 화면 내 예측 모드를 구성하는 과정에서, 특정 화면 내 예측 모드로 별도 화면 내 예측 모드가 구성된 경우 다른 예측 과정을 생략하는 방법의 일 실시예는 다음과 같다. 예컨대, 별도 화면 내 예측 모드 구성시 별도 화면 내 예측 모드가 Planar mode로 결정된 경우 다른 예측 과정을 생략하는 방법 등이 있을 수 있다.

[486] 또한, 별도 화면 내 예측 모드를 이용한 화면 내 예측을 수행하는 과정에서, 예측 효율이 일정 수준 이상인 경우 다른 예측 과정을 생략하는 방법의 일 실시예는 다음과 같다. 예컨대, 별도 화면 내 예측 모드를 이용하여 화면 내 예측을 수행한 예측 정밀도가 기정의된 정도보다 높은 경우, 예측 정밀도에 더해 별도 화면 내 예측 모드를 사용하기 위한 부가 정보의 송수신을 고려한 예측 및 부가 정보가 포함된 부호화 효율이 일정 수준 이상인 경우 다른 예측 과정을 생략하는 방법 등이 있을 수 있다.

[487] 또한, 별도 화면 내 예측 모드를 사용하는 경우 다른 조건을 고려하지 않고, 다른 예측 과정을 생략하는 방법이 있을 수 있다.

[488] 또한, 별도 화면 내 예측 모드를 구성하는 과정에서 다른 예측 과정을 생략하기 위한 조건은 복수 개가 존재할 수 있으며, 각 조건이 소정의 우선순위를 가지고 병합될 수도 있다.

[489] 또한, 특정 다른 예측 과정이나 복수의 다른 예측 과정의 수행 결과에 의해 별도 화면 내 예측 모드를 구성하는 과정이 생략될 수 있다. 또한, 특정 다른 예측 과정이나 복수의 다른 예측 과정의 수행 결과에 의해 별도 화면 내 예측 모드를 구성하는 과정을 생략하는 방법과 별도 화면 내 예측 모드를 구성하는 과정에서 다른 예측 과정을 생략하는 방법이 병합되어 적용될 수 있다.

[490] 또한, 상술하였던 제4 방법을 사용하거나 별도 화면 내 예측 모드 사용 여부를 나타내는 신호가 시그널링되는 경우, 복호화기에서는 상술하였던 제5 방법의 수행이 생략될 수 있다.

[491] 또한, 기정의된 방법에 의해 별도 화면 내 예측 모드의 사용 여부 등 별도 화면 내 예측 모드 관련 시그널링이 생략될 수 있다. 여기서, 기정의된 방법은 상술하였던 별도 화면 내 예측 모드를 구성하는 과정에서 다른 예측 과정을 생략하기 위한 조건이 사용될 수 있다. 예컨대, 별도 화면 내 예측 모드 구성시 특정 위치에서 참조한 경우, 별도 화면 내 예측 모드 구성시 특정 화면 내 예측 모드로 별도 화면 내 예측 모드가 구성된 경우 등이 있을 수 있다. 상기 조건을 만족하는 경우, 별도 화면 내 예측 모드 관련 시그널링이 전체 또는 일부 생략될 수 있으며, 상기 조건을 이용하여 부호화기와 복호화기에서 동일한 별도 화면 내 예측 모드가 구성되거나, 또는 별도 화면 내 예측 모드 사용 여부가 결정될 수 있다.

[492] 또한, 별도 화면 내 예측 모드 관련 시그널링이 생략되어 복호화기에서 별도 화면 내 예측 모드 사용 여부 및 별도 화면 내 예측 모드 구성을 수행하는 경우, 별도 화면 내 예측 모드를 구성하는 과정에서 다른 예측 과정을 생략하는 방법이 사용될 수 있다.

[493]

[494] 도 42는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반하여 다른 예측 과정을 생략하는 방법을 설명하기 위한 도면이다.

[495] 도 42는 별도 화면 내 예측 모드를 우선 수행하고 별도 화면 내 예측 모드를 구성하는 과정에서 조건부로 다른 예측 구성 및 시그널링을 생략하는 방법의 일 실시예이다.

[496] 도 42a를 참조하면, '별도 화면 내 예측 모드 구성' 단계에서 별도 화면 내 예측 모드에서 사용할 화면 내 예측 모드를 결정할 수 있으며, 예컨대, 상술하였던 제1 방법, 제2 방법 등이 이용될 수 있다. '조건을 만족하는가?' 단계에서 별도 화면 내 예측 모드의 구성 과정 및 구성 결과에 따라 다른 예측 구성 및 시그널링을 생략할지 여부를 결정할 수 있다. 예컨대, 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 송신하지 않고, '별도 화면 내 예측 모드를 사용한 화면 내 예측 부호화' 단계에서 별도 화면 내 예측 모드를

이용하여 현재 블록에 대한 화면 내 예측을 수행함으로써 현재 블록을 부호화할 수 있다. '다른 예측 구성' 단계에서 별도 화면 내 예측 모드가 아닌 다른 예측에서 사용될 수 있는 소정의 정보를 구성할 수 있다. '다른 예측 부호화' 단계에서 상기 다른 예측을 수행하여 현재 블록을 부호화할 수 있다. '다른 예측 신호 송신' 단계에서 상기 다른 예측에 필요한 신호를 부호화하여 시그널링할 수 있다.

[497] 도 42b를 참조하면, '조건을 만족하는가?' 단계에서 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다. 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 수신하지 않고, '별도 화면 내 예측 모드를 사용한 화면 내 예측 복호화' 단계에서 별도 화면 내 예측 모드를 사용하여 현재 블록에 대한 화면 내 예측을 수행할 수 있다. '다른 예측 신호 수신' 단계에서 부호화시 사용된 예측의 종류 등 현재 블록의 복호화에 필요한 신호를 수신할 수 있다. '다른 예측 복호화' 단계에서 다른 예측을 수행하여 현재 블록을 복호화할 수 있다.

[498] 한편, 도 42a에서, '조건을 만족하는가?' 단계에 의해 별도 화면 내 예측 모드를 수행하는 경우, '다른 예측 구성' 단계, '다른 예측 부호화' 단계, '다른 예측 신호 송신' 단계는 생략될 수 있다. 또한, 도 42b에서, '조건을 만족하는가?' 단계에 의해 별도 화면 내 예측 모드를 수행하는 경우, '다른 예측 신호 수신' 단계, '다른 예측 구성' 단계, '다른 예측 복호화' 단계는 생략될 수 있다.

[499]

[500] 도 43은 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반하여 다른 예측 과정을 생략하는 장치의 블록도이다.

[501] 도 43는 별도 화면 내 예측 모드를 우선 수행하고 별도 화면 내 예측 모드를 구성하는 과정에서 조건부로 다른 예측 구성 및 시그널링을 생략하는 장치의 일 실시예이다.

[502] 도 43의 (a)를 참조하면, 별도 화면 내 예측 모드 구성부는 별도 화면 내 예측 모드에서 사용할 화면 내 예측 모드를 결정할 수 있으며, 예컨대, 상술하였던 제1 방법, 제2 방법 등이 이용될 수 있다. 조건 판단부는 별도 화면 내 예측 모드의 구성 과정 및 구성 결과에 따라 다른 예측 구성 및 시그널링을 생략할지 여부를 결정할 수 있다. 예컨대, 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 송신하지 않고, 별도 화면 내 예측 모드를 사용한 화면 내 예측 부호화부는 별도 화면 내 예측 모드를 사용하여 현재 블록에 대한 화면 내 예측을 수행함으로써 현재 블록을 부호화할 수 있다. 다른 예측 신호 송신부는 다른 예측에 필요한 신호를 부호화하여 시그널링할 수 있다.

[503] 도 43의 (b)를 참조하면, 조건 판단부는 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다. 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 수신하지 않고, 별도 화면 내 예측 모드를 사용한 화면 내 예측 복호화부는 별도 화면 내 예측 모드를 사용하여 현재 블록에 대한 화면 내 예측을 수행할 수 있다. 다른 예측 신호 수신부는 부호화시 사용된 예측의

종류 등 현재 블록의 복호화에 필요한 신호를 수신할 수 있다. 다른 예측 구성부는 별도 화면 내 예측 모드가 아닌 다른 예측에서 사용될 수 있는 소정의 정보를 구성할 수 있다. 다른 예측 부호화부는 상기 다른 예측을 수행하여 현재 블록을 부호화할 수 있다. 다른 예측 복호화부는 다른 예측을 수행하여 현재 블록을 복호화할 수 있다.

[504] 한편, 도 43의 (a)에서, 별도 화면 내 예측 모드를 수행하는 경우, 다른 예측 구성부, 다른 예측 부호화부, 다른 예측 신호 송신부에서의 동작은 생략될 수 있다. 또한, 도 43의 (b)에서, 별도 화면 내 예측 모드를 수행하는 경우, 다른 예측 신호 수신부, 다른 예측 구성부, 다른 예측 복호화부에서의 동작은 생략될 수 있다.

[505]

[506] 도 44는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반하여 MPM 화면 내 예측 과정을 생략하는 방법을 설명하기 위한 도면이다.

[507] 도 44는 별도 화면 내 예측 모드를 우선 수행하고 별도 화면 내 예측 모드를 구성하는 과정에서 조건부로 MPM 구성 및 시그널링을 생략하는 방법의 일 실시예이다.

[508] 도 44a를 참조하면, '별도 화면 내 예측 모드 구성' 단계에서 별도 화면 내 예측 모드에서 사용할 화면 내 예측 모드를 결정할 수 있으며, 예컨대, 상술하였던 제1 방법, 제2 방법 등이 이용될 수 있다. '조건을 만족하는가?' 단계에서 별도 화면 내 예측 모드의 구성 과정 및 구성 결과에 따라 MPM 구성 및 시그널링을 생략할지 여부를 결정할 수 있다. 예컨대, 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 송신하지 않고, '별도 화면 내 예측 모드를 사용한 화면 내 예측 부호화' 단계에서 별도 화면 내 예측 모드를 사용하여 현재 블록에 대한 화면 내 예측을 수행함으로써 현재 블록을 부호화할 수 있다. 'MPM 구성' 단계에서 화면 내 예측에서 사용될 수 있는 MPM List를 구성할 수 있다. 'MPM 화면 내 예측 부호화' 단계에서 MPM을 사용한 화면 내 예측을 수행함으로써 현재 블록을 부호화할 수 있다. 'MPM 신호 송신' 단계에서 MPM 화면 내 예측 부호화 결과에 따라, MPM 및 non MPM 사용 여부 및/또는 MPM 사용 여부에 따른 화면 내 예측 모드를 부호화하여 시그널링할 수 있다.

[509] 도 44b를 참조하면, '조건을 만족하는가?' 단계에서 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다. 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 수신하지 않고, '별도 화면 내 예측 모드를 사용한 화면 내 예측 복호화' 단계에서 별도 화면 내 예측 모드를 사용하여 현재 블록에 대한 화면 내 예측을 수행할 수 있다. 'MPM 신호 수신' 단계에서 부호화된 MPM 및 non MPM 사용 여부 및/또는 MPM 사용 여부에 따른 화면 내 예측 모드 등을 복호화할 수 있다. 'MPM 화면 내 예측 복호화' 단계에서 MPM을 사용한 화면 내 예측을 수행하여 현재 블록을 복호화할 수 있다.

[510] 한편, 도 44a에서, 별도 화면 내 예측 모드를 수행하는 경우, 'MPM 구성' 단계,

'MPM 화면 내 예측 부호화' 단계, 'MPM 신호 송신' 단계는 생략될 수 있다. 도 44b에서, 별도 화면 내 예측 모드를 수행하는 경우, 'MPM 신호 수신' 단계, 'MPM 구성' 단계, 'MPM 화면 내 예측 복호화' 단계는 생략될 수 있다.

[511]

[512] 도 45는 본 발명의 일 실시 예에 따른 별도 화면 내 예측 모드 구성에 기반하여 MPM 화면 내 예측 과정을 생략하는 장치의 블록도이다.

[513] 도 45는 별도 화면 내 예측 모드를 우선 수행하고 별도 화면 내 예측 모드를 구성하는 과정에서 조건부로 MPM 구성 및 시그널링을 생략하는 장치의 일 실시예이다.

[514] 도 45의 (a)를 참조하면, 별도 화면 내 예측 모드 구성부는 별도 화면 내 예측 모드에서 사용할 화면 내 예측 모드를 결정할 수 있으며, 예컨대, 상술하였던 제1 방법, 제2 방법 등이 이용될 수 있다. 조건 판단부는 별도 화면 내 예측 모드의 구성 과정 및 구성 결과에 따라 MPM 구성 및 시그널링을 생략할지 여부를 결정할 수 있다. 예컨대, 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 송신하지 않고, 별도 화면 내 예측 모드를 사용한 화면 내 예측 부호화부는 별도 화면 내 예측 모드를 사용하여 현재 블록에 대한 화면 내 예측을 수행함으로써 현재 블록을 부호화할 수 있다. MPM 구성부는 화면 내 예측에서 사용될 수 있는 MPM List를 구성할 수 있다. MPM 화면 내 예측 부호화부는 MPM을 사용한 화면 내 예측을 수행하여 현재 블록을 부호화할 수 있다. MPM 신호 송신부는 MPM 화면 내 예측 부호화 결과에 따라, MPM 및 non MPM 사용 여부 및/또는 MPM 사용 여부에 따른 화면 내 예측 모드를 부호화하여 시그널링할 수 있다.

[515] 도 45의 (b)를 참조하면, 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 수신하지 않고, 별도 화면 내 예측 모드를 사용한 화면 내 예측 복호화부는 별도 화면 내 예측 모드를 사용하여 현재 블록에 대한 화면 내 예측을 수행할 수 있다. MPM 신호 수신부는 부호화된 MPM 및 non MPM 사용 여부 및/또는 MPM 사용 여부에 따른 화면 내 예측 모드 등을 복호화할 수 있다. MPM 화면 내 예측 복호화부는 MPM을 사용한 화면 내 예측을 수행하여 현재 블록을 복호화할 수 있다.

[516] 한편, 도 45의 (a)에서, 별도 화면 내 예측 모드를 수행하는 경우, MPM 구성부, MPM 화면 내 예측 부호화부, MPM 신호 송신부에서의 동작은 생략될 수 있다. 도 45의 (b)에서, 별도 화면 내 예측 모드를 수행하는 경우, MPM 신호 수신부, MPM 구성부, MPM 화면 내 예측 복호화부에서의 동작은 생략될 수 있다.

[517]

[518] 도 46은 본 발명의 일 실시 예에 따른 다른 예측의 구성 또는 사용에 기반하여 별도 화면 내 예측 모드를 생략하는 방법을 설명하기 위한 도면이다.

[519] 도 46은 다른 예측들 중 하나 또는 복수 개를 우선적으로 구성하거나 수행하고, 상기 다른 예측들 중 전체 또는 일부의 수행 여부에 따라 별도 화면 내 예측

모드를 생략하는 방법의 일 실시 예이다.

[520] 여기서, 다른 예측 A는 별도 화면 내 예측 모드가 아닌 다른 예측들 중 별도 예측 모드보다 우선적으로 수행될 수 있는 예측을 의미할 수 있다. 또한, 다른 예측 A는 하나 또는 복수의 예측 방법이 될 수 있다. 또한, 다른 예측 B는 별도 화면 내 예측 모드가 아닌 다른 예측들 중 별도 화면 내 예측 모드의 구성에 따라 생략될 수 있는 예측을 의미할 수 있다. 또한, 다른 예측 B는 하나 또는 복수의 예측 방법이 될 수 있다.

[521] 도 46a를 참조하면, '다른 예측 A 구성' 단계에서 다른 예측 A에서 사용될 수 있는 소정의 정보를 구성할 수 있다. '다른 예측 A 부호화' 단계에서 다른 예측 A를 수행하여 현재 블록을 부호화할 수 있다.

[522] '다른 예측 A를 사용하는가?' 단계에서 다른 예측 A를 사용한 예측 방법을 사용하여 현재 블록을 부호화/복호화하는지 여부를 판단할 수 있다. 이때, 각각의 예측 방법에 따라 판단 방법이 달라질 수 있다. 예컨대, 각각의 예측 방법에서 사용되는 시그널링을 이용하는 방법, 각각의 예측 방법의 부호화 효율을 비교하는 방법 등이 있을 수 있다. 다른 예측 A를 사용하는 경우, 별도 화면 내 예측 모드 및 다른 예측 B의 수행이 생략될 수 있다. '다른 예측 A 신호 송신' 단계에서 다른 예측 A 부호화 결과에 따라, 사용된 예측에 필요한 신호를 부호화하여 시그널링할 수 있다.

[523] '별도 화면 내 예측 모드 구성' 단계에서 별도 화면 내 예측 모드에서 사용할 화면 내 예측 모드를 결정할 수 있으며, 예컨대, 상술하였던 제1 방법, 제2 방법 등이 이용될 수 있다. '조건을 만족하는가?' 단계에서 별도 화면 내 예측 모드의 구성 과정 및 구성 결과에 따라 다른 예측 구성 및 시그널링을 생략할지 여부를 결정할 수 있다. 예컨대, 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 송신하지 않고, '별도 화면 내 예측 모드를 사용한 화면 내 예측 부호화' 단계에서 별도 화면 내 예측 모드를 사용하여 현재 블록에 대한 화면 내 예측을 수행함으로써 현재 블록을 부호화할 수 있다.

[524] '다른 예측 B 부호화' 단계에서 다른 예측 B를 수행하여 현재 블록을 부호화할 수 있다. '다른 예측 B 신호 송신' 단계에서 다른 예측 B 부호화 결과에 따라, 사용된 예측에 필요한 신호를 부호화 하여 시그널링할 수 있다.

[525]

[526] 도 46b를 참조하면, '조건을 만족하는가?' 단계에서 별도 화면 내 예측 모드를 사용하는지 여부를 판단할 수 있다. 별도 화면 내 예측 모드를 사용하는 경우, 별도 화면 내 예측 모드에 관한 신호를 수신하지 않고, '별도 화면 내 예측 모드를 사용한 화면 내 예측 복호화' 단계에서 별도 화면 내 예측 모드를 사용하여 현재 블록에 대한 화면 내 예측을 수행할 수 있다.

[527] '다른 예측 A 신호 수신' 단계에서 부호화시 사용된 예측의 종류 등 현재 블록 복호화에 필요한 신호를 수신할 수 있다. '다른 예측 A 복호화' 단계에서 다른 예측 A를 수행하여 현재 블록을 부호화할 수 있다.

[528] '다른 예측 B 신호 수신' 단계에서 부호화시 사용된 예측의 종류 등 현재 블록 복호화에 필요한 신호를 수신할 수 있다. '다른 예측 B 복호화' 단계에서 다른 예측 B를 수행하여 현재 블록을 복호화할 수 있다.

[529] 한편, 도 46a에서, 별도 화면 내 예측 모드를 수행하는 경우, '다른 예측 B 구성' 단계, '다른 예측 B 부호화' 단계, '다른 예측 B 신호 송신' 단계는 생략될 수 있다. 또한, 도 46b에서, 별도 화면 내 예측 모드를 수행하는 경우, '다른 예측 B 신호 수신' 단계, '다른 예측 B 구성' 단계, '다른 예측 B 복호화' 단계는 생략될 수 있다.

[530]

[531] 도 47은 본 발명의 일 실시 예에 따른 부호화 장치 및 복호화 장치의 블록도이다.

[532] 도 47을 참조하면, 상술하였던 제1 방법 내지 제5 방법은 화면 내 예측부에서 수행될 수 있다.

[533] 한편, 도 11 내지 도 47에서, 시작과 종료는 각각 개별 프로세스의 시작과 종료를 의미하며, 화면 내 예측 과정 전체나 화면 내 예측 모드 부호화 전체 과정의 시작과 종료를 의미하는 것은 아니다.

[534] 본 개시에 따를 때, 화면 내 예측 모드의 시그널링을 줄임으로써 시그널링 비트량을 감소시켜 영상 코딩 방법 및 장치의 압축률을 증대시킬 수 있다. 또한, 일부 예측 과정을 생략할 수 있으므로 복잡도 성능을 개선시킬 수 있다.

[535]

[536] 상기의 실시예들은 부호화기 및 복호화기에서 같은 방법으로 수행될 수 있다.

[537] 상기 실시예들 중 적어도 하나 혹은 적어도 하나의 조합을 이용해서 영상을 부호화/복호화할 수 있다.

[538] 상기 실시예를 적용하는 순서는 부호화기와 복호화기에서 상이할 수 있고, 상기 실시예를 적용하는 순서는 부호화기와 복호화기에서 동일할 수 있다.

[539] 휘도 및 색차 신호 각각에 대하여 상기 실시예를 수행할 수 있고, 휘도 및 색차 신호에 대한 상기 실시예를 동일하게 수행할 수 있다.

[540] 본 발명의 상기 실시예들이 적용되는 블록의 형태는 정방형(square) 형태 혹은 비정방형(non-square) 형태를 가질 수 있다.

[541] 본 발명의 상기 실시예들은 부호화 블록, 예측 블록, 변환 블록, 블록, 현재 블록, 부호화 유닛, 예측 유닛, 변환 유닛, 유닛, 현재 유닛 중 적어도 하나의 크기에 따라 적용될 수 있다. 여기서의 크기는 상기 실시예들이 적용되기 위해 최소 크기 및/또는 최대 크기로 정의될 수도 있고, 상기 실시예가 적용되는 고정 크기로 정의될 수도 있다. 또한, 상기 실시예들은 제1 크기에서는 제1의 실시예가 적용될 수도 있고, 제2 크기에서는 제2의 실시예가 적용될 수도 있다. 즉, 상시 실시예들은 크기에 따라 복합적으로 적용될 수 있다. 또한, 본 발명의 상기 실시예들은 최소 크기 이상 및 최대 크기 이하일 경우에만 적용될 수도 있다. 즉, 상기 실시예들을 블록 크기가 일정한 범위 내에 포함될 경우에만 적용될 수도 있다.

[542] 예를 들어, 현재 블록의 크기가 8x8 이상일 경우에만 상기 실시예들이 적용될 수 있다. 예를 들어, 현재 블록의 크기가 4x4일 경우에만 상기 실시예들이 적용될 수 있다. 예를 들어, 현재 블록의 크기가 16x16 이하일 경우에만 상기 실시예들이 적용될 수 있다. 예를 들어, 현재 블록의 크기가 16x16 이상이고 64x64 이하일 경우에만 상기 실시예들이 적용될 수 있다.

[543] 본 발명의 상기 실시예들은 시간적 계층(temporal layer)에 따라 적용될 수 있다. 상기 실시예들이 적용 가능한 시간적 계층을 식별하기 위해 별도의 식별자(identifier)가 시그널링되고, 해당 식별자에 의해 특정된 시간적 계층에 대해서 상기 실시예들이 적용될 수 있다. 여기서의 식별자는 상기 실시예가 적용 가능한 최하위 계층 및/또는 최상위 계층으로 정의될 수도 있고, 상기 실시예가 적용되는 특정 계층을 지시하는 것으로 정의될 수도 있다. 또한, 상기 실시예가 적용되는 고정된 시간적 계층이 정의될 수도 있다.

[544] 예를 들어, 현재 영상의 시간적 계층이 최하위 계층일 경우에만 상기 실시예들이 적용될 수 있다. 예를 들어, 현재 영상의 시간적 계층 식별자가 1 이상인 경우에만 상기 실시예들이 적용될 수 있다. 예를 들어, 현재 영상의 시간적 계층이 최상위 계층일 경우에만 상기 실시예들이 적용될 수 있다.

[545] 본 발명의 상기 실시예들이 적용되는 슬라이스 종류(slice type) 혹은 타일 그룹 종류가 정의되고, 해당 슬라이스 종류 혹은 타일 그룹 종류에 따라 본 발명의 상기 실시예들이 적용될 수 있다.

[546] 상술한 실시예들에서, 방법들은 일련의 단계 또는 유닛으로서 순서도를 기초로 설명되고 있으나, 본 발명은 단계들의 순서에 한정되는 것은 아니며, 어떤 단계는 상술한 바와 다른 단계와 다른 순서로 또는 동시에 발생할 수 있다. 또한, 당해 기술 분야에서 통상의 지식을 가진 자라면 순서도에 나타난 단계들이 배타적이지 않고, 다른 단계가 포함되거나, 순서도의 하나 또는 그 이상의 단계가 본 발명의 범위에 영향을 미치지 않고 삭제될 수 있음을 이해할 수 있을 것이다.

[547] 상술한 실시예는 다양한 양태의 예시들을 포함한다. 다양한 양태들을 나타내기 위한 모든 가능한 조합을 기술할 수는 없지만, 해당 기술 분야의 통상의 지식을 가진 자는 다른 조합이 가능함을 인식할 수 있을 것이다. 따라서, 본 발명은 이하의 특허청구범위 내에 속하는 모든 다른 교체, 수정 및 변경을 포함한다고 할 것이다.

[548] 이상 설명된 본 발명에 따른 실시예들은 다양한 컴퓨터 구성요소를 통하여 수행될 수 있는 프로그램 명령어의 형태로 구현되어 컴퓨터 판독 가능한 기록 매체에 기록될 수 있다. 상기 컴퓨터 판독 가능한 기록 매체는 프로그램 명령어, 데이터 파일, 데이터 구조 등을 단독으로 또는 조합하여 포함할 수 있다. 상기 컴퓨터 판독 가능한 기록 매체에 기록되는 프로그램 명령어는 본 발명을 위하여 특별히 설계되고 구성된 것들이거나 컴퓨터 소프트웨어 분야의 당업자에게 공지되어 사용 가능한 것일 수도 있다. 컴퓨터 판독 가능한 기록 매체의 예에는,

하드 디스크, 플로피 디스크 및 자기 테이프와 같은 자기 매체, CD-ROM, DVD와 같은 광기록 매체, 플롭티컬 디스크(floptical disk)와 같은 자기-광 매체(magneto-optical media), 및 ROM, RAM, 플래시 메모리 등과 같은 프로그램 명령어를 저장하고 수행하도록 특별히 구성된 하드웨어 장치가 포함된다. 프로그램 명령어의 예에는, 컴파일러에 의해 만들어지는 것과 같은 기계어 코드뿐만 아니라 인터프리터 등을 사용해서 컴퓨터에 의해서 실행될 수 있는 고급 언어 코드도 포함된다. 상기 하드웨어 장치는 본 발명에 따른 처리를 수행하기 위해 하나 이상의 소프트웨어 모듈로서 작동하도록 구성될 수 있으며, 그 역도 마찬가지이다.

[549] 이상에서 본 발명이 구체적인 구성요소 등과 같은 특정 사항들과 한정된 실시예 및 도면에 의해 설명되었으나, 이는 본 발명의 보다 전반적인 이해를 돕기 위해서 제공된 것일 뿐, 본 발명이 상기 실시예들에 한정되는 것은 아니며, 본 발명이 속하는 기술분야에서 통상적인 지식을 가진 자라면 이러한 기재로부터 다양한 수정 및 변형을 꾀할 수 있다.

[550] 따라서, 본 발명의 사상은 상기 설명된 실시예에 국한되어 정해져서는 아니 되며, 후술하는 특허청구범위뿐만 아니라 이 특허청구범위와 균등하게 또는 등가적으로 변형된 모든 것들은 본 발명의 사상의 범주에 속한다고 할 것이다.

산업상 이용가능성

[551] 본 발명은 영상을 부호화/복호화하는데 이용될 수 있다.

청구범위

[청구항 1] 현재 블록에 대한 주변 블록의 예측 모드 정보 및 상기 현재 블록의 길이 정보 중 적어도 하나를 복호화하는 단계;
상기 복호화된 정보를 이용하여 상기 현재 블록의 화면 내 예측 모드를 소정의 모드로 유도하는 단계; 및
상기 현재 블록의 화면 내 예측 모드에 기초하여 상기 현재 블록을 복원하는 단계를 포함하는 영상 복호화 방법.

[청구항 2] 제1항에 있어서,
상기 주변 블록의 예측 모드는, IBC(Intra Block Copy) 모드 및 팔레트(palette) 모드 중 적어도 하나인 것을 특징으로 하는 영상 복호화 방법.

[청구항 3] 제1항에 있어서,
상기 소정의 모드는, DC 모드인 것을 특징으로 하는 영상 복호화 방법.

[청구항 4] 제1항에 있어서,
상기 소정의 모드로 유도하는 단계는,
상기 주변 블록의 예측 모드가 제1 모드인 경우, 별도 화면 내 예측 모드를 구성하는 단계; 및
상기 별도 화면 내 예측 모드를 이용하여 상기 현재 블록의 화면 내 예측 모드를 소정의 모드로 유도하는 단계를 포함하는 영상 복호화 방법.

[청구항 5] 제4항에 있어서,
상기 제1 모드는, IBC 모드 및 팔레트 모드 중 적어도 하나이고,
상기 별도 화면 내 예측 모드는, DC 모드, 플래너 모드 및 방향성 모드 중 적어도 하나인 것을 특징으로 하는 영상 복호화 방법.

[청구항 6] 제1항에 있어서,
상기 주변 블록은, 상기 현재 블록에 인접한 좌측 블록 및 상단 블록 중 적어도 하나인 것을 특징으로 하는 영상 복호화 방법.

[청구항 7] 제1항에 있어서,
상기 현재 블록의 길이 정보는, 상기 현재 블록의 가로 길이 및 세로 길이 중 적어도 하나를 포함하고,
상기 소정의 모드로 유도하는 단계는,
상기 현재 블록의 가로 길이 및 세로 길이에 기초하여 상기 현재 블록에 적용가능한 화면 내 예측 모드의 개수를 유도하는 단계를 포함하는 영상 복호화 방법.

[청구항 8] 제7항에 있어서,
상기 현재 블록에 적용가능한 화면 내 예측 모드는, MIP(Matrix-based Intra Prediction) 기반의 화면 내 예측 모드인 것을 특징으로 하는 영상 복호화 방법.

[청구항 9] 제8항에 있어서,
상기 현재 블록에 적용가능한 화면 내 예측 모드가 MIP 기반의 화면 내 예측 모드임을 나타내는 정보를 복호화하는 단계를 더 포함하는 영상 복호화 방법.

[청구항 10] 제9항에 있어서,
상기 소정의 모드로 유도하는 단계는,
상기 현재 블록의 가로 길이가 4이고 세로 길이가 4인 경우, 상기 현재 블록에 적용가능한 화면 내 예측 모드의 개수가 15인 것을 특징으로 하는 영상 복호화 방법.

[청구항 11] 현재 블록에 대한 주변 블록의 예측 모드 정보를 결정하는 단계;
상기 정보 및 상기 현재 블록의 길이 정보 중 적어도 하나를 이용하여 상기 현재 블록의 화면 내 예측 모드를 소정의 모드로 유도하는 단계; 및
상기 현재 블록의 화면 내 예측 모드에 기초하여 상기 현재 블록을 부호화하는 단계를 포함하는 영상 부호화 방법.

[청구항 12] 제11항에 있어서,
상기 주변 블록의 예측 모드는, IBC(Intra Block Copy) 모드 및 팔레트(palette) 모드 중 적어도 하나인 것을 특징으로 하는 영상 부호화 방법.

[청구항 13] 제11항에 있어서,
상기 소정의 모드는, DC 모드인 것을 특징으로 하는 영상 부호화 방법.

[청구항 14] 제11항에 있어서,
상기 소정의 모드로 유도하는 단계는,
상기 주변 블록의 예측 모드가 제1 모드인 경우, 별도 화면 내 예측 모드를 구성하는 단계; 및
상기 별도 화면 내 예측 모드를 이용하여 상기 현재 블록의 화면 내 예측 모드를 소정의 모드로 유도하는 단계를 포함하는 영상 부호화 방법.

[청구항 15] 제14항에 있어서,
상기 제1 모드는, IBC 모드 및 팔레트 모드 중 적어도 하나이고,
상기 별도 화면 내 예측 모드는, DC 모드, 플래너 모드 및 방향성 모드 중 적어도 하나인 것을 특징으로 하는 영상 부호화 방법.

[청구항 16] 제11항에 있어서,
상기 주변 블록은, 상기 현재 블록에 인접한 좌측 블록 및 상단 블록 중 적어도 하나인 것을 특징으로 하는 영상 부호화 방법.

[청구항 17] 제11항에 있어서,
상기 현재 블록의 길이 정보는, 상기 현재 블록의 가로 길이 및 세로 길이 중 적어도 하나를 포함하고,
상기 소정의 모드로 유도하는 단계는,
상기 현재 블록의 가로 길이 및 세로 길이에 기초하여 상기 현재 블록에

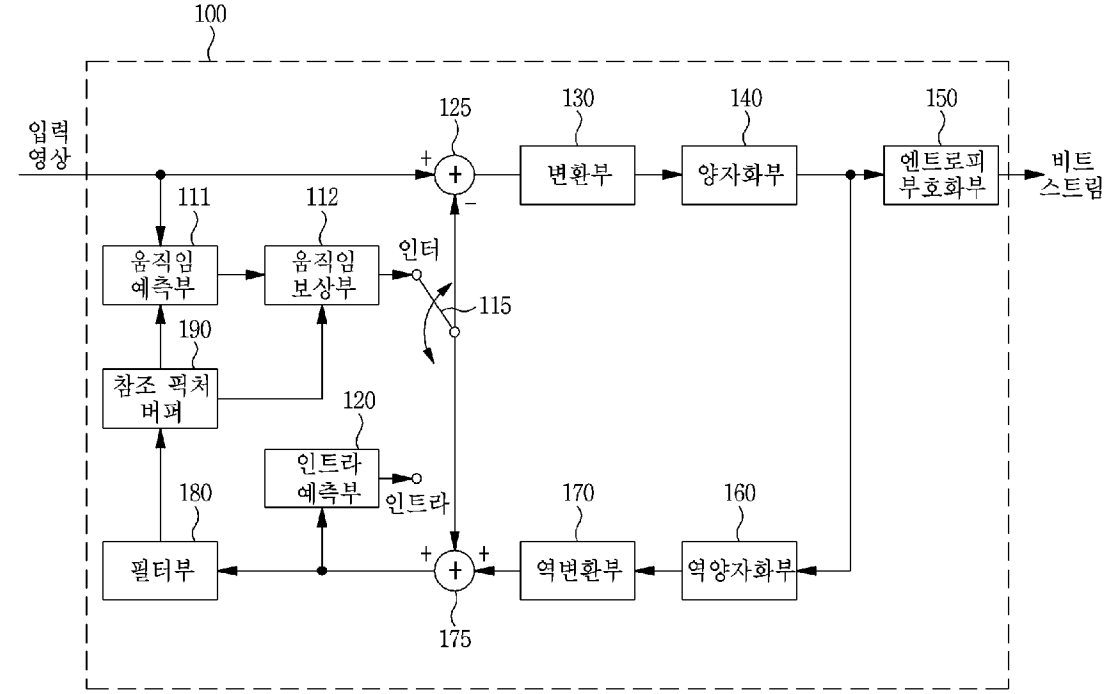
적용가능한 화면 내 예측 모드의 개수를 유도하는 단계를 포함하는 영상 부호화 방법.

[청구항 18] 제17항에 있어서,
상기 현재 블록에 적용가능한 화면 내 예측 모드는, MIP(Matrix-based Intra Prediction) 기반의 화면 내 예측 모드인 것을 특징으로 하는 영상 부호화 방법.

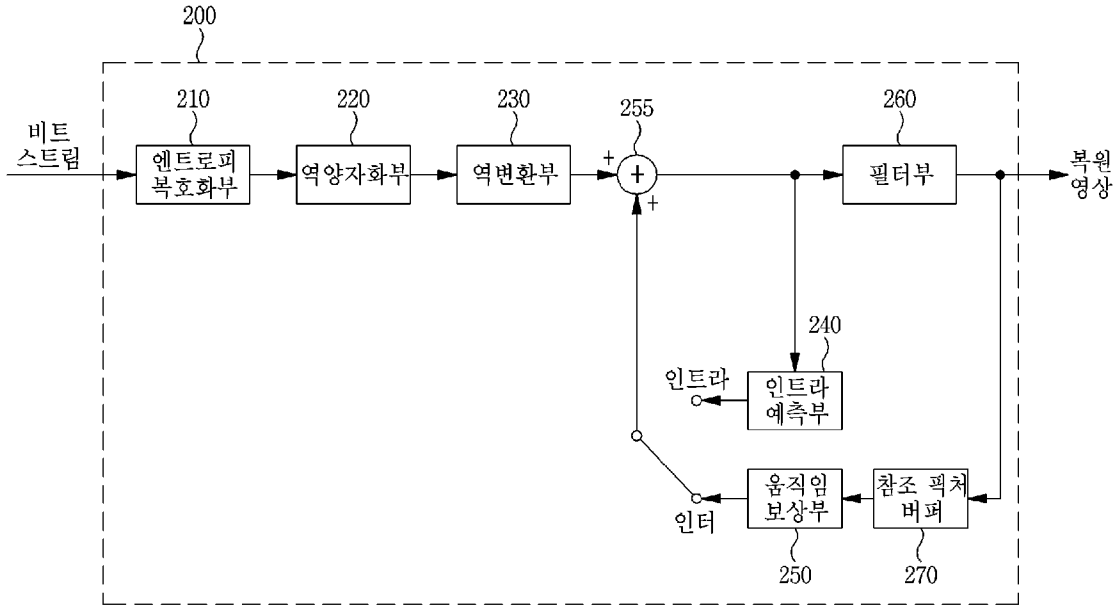
[청구항 19] 제18항에 있어서,
상기 현재 블록에 적용가능한 화면 내 예측 모드가 MIP 기반의 화면 내 예측 모드임을 나타내는 정보를 부호화하는 단계를 더 포함하는 영상 부호화 방법.

[청구항 20] 영상 부호화 방법에 의해 생성된 비트스트림을 저장한 비일시적 컴퓨터 판독가능한 기록 매체에 있어서,
상기 영상 부호화 방법은,
현재 블록에 대한 주변 블록의 예측 모드 정보를 결정하는 단계;
상기 정보 및 상기 현재 블록의 길이 정보 중 적어도 하나를 이용하여 상기 현재 블록의 화면 내 예측 모드를 소정의 모드로 유도하는 단계; 및
상기 현재 블록의 화면 내 예측 모드에 기초하여 상기 현재 블록을 부호화하는 단계를 포함하는 컴퓨터 판독가능한 기록 매체.

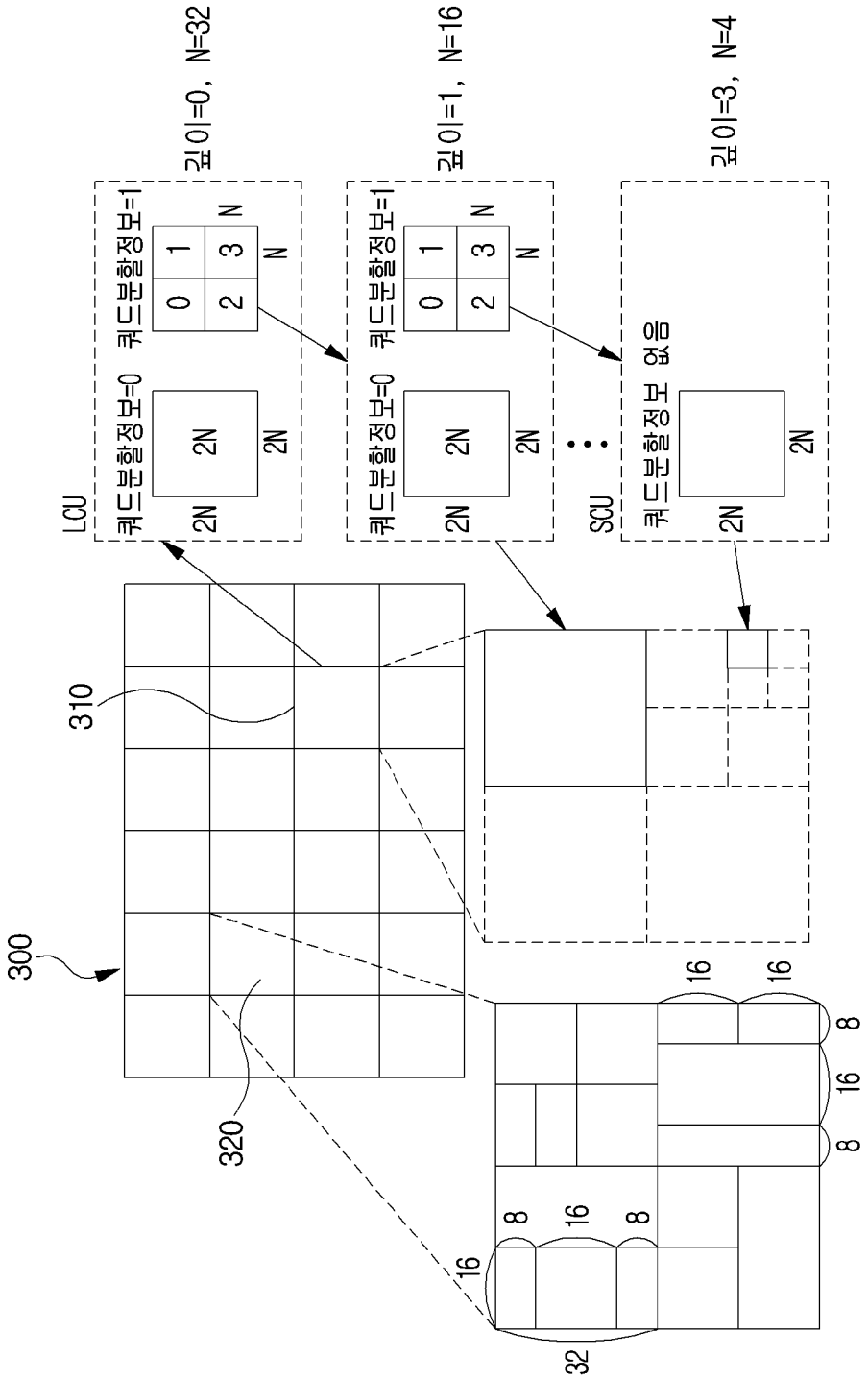
[도1]


100
입력 영상
125
130
변환부
140
양자화부
150
엔트로피 부호화부
비트 스트림
111
움직임 예측부
112
움직임 보상부
인터
115
190
참조 픽처 버퍼
120
인트라 예측부
인트라
180
필터부
170
역변환부
160
역양자화부
175

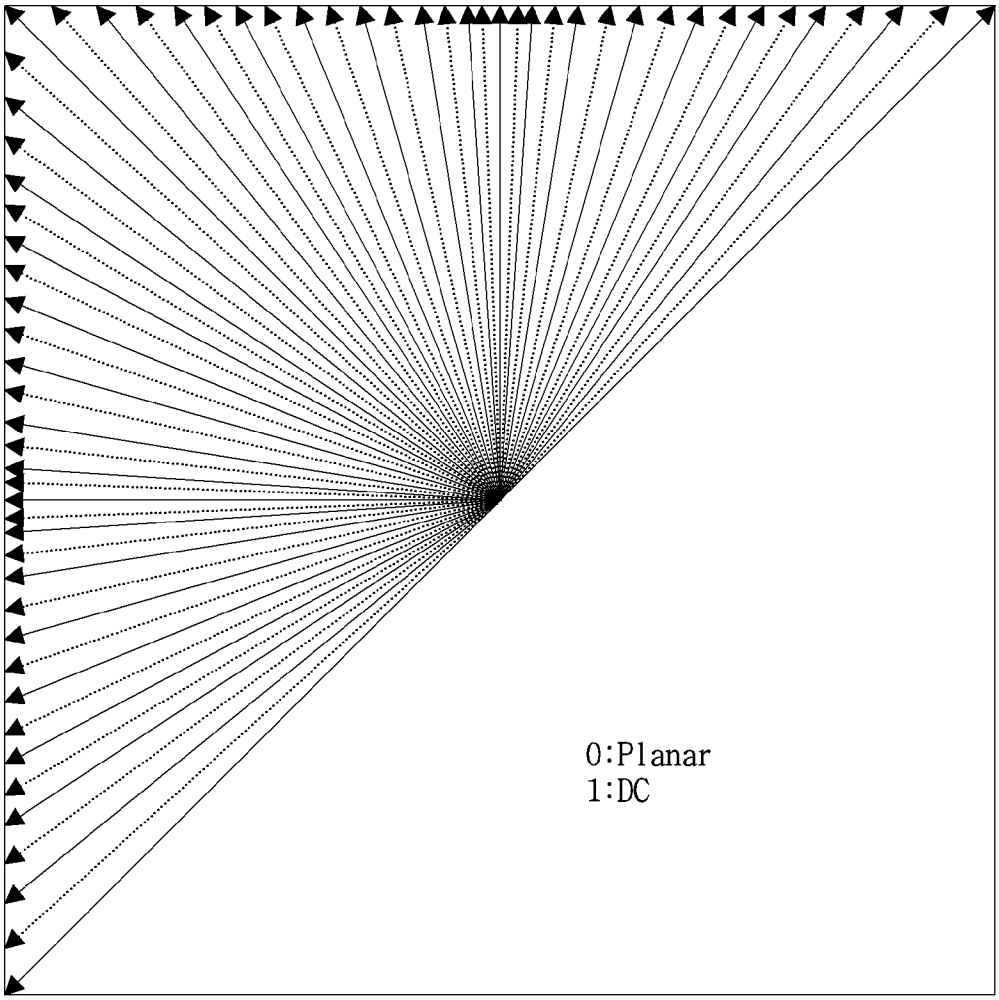
[도2]


200
비트 스트림
210
엔트로피 복호화부
220
역양자화부
230
역변환부
255
260
필터부
복원 영상
240
인트라
인트라 예측부
인터
움직임 보상부
250
참조 픽처 버퍼
270

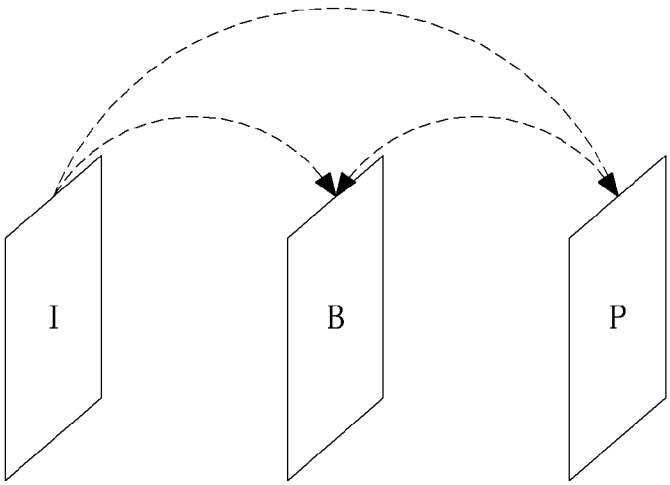
[도3]


깊이=0, N=32
깊이=1, N=16
깊이=3, N=4
LCU
SCU
쿼드분할정보=1
쿼드분할정보=0
쿼드분할정보 없음
0
1
2
3
N
2N
310
300
320
16
8
32

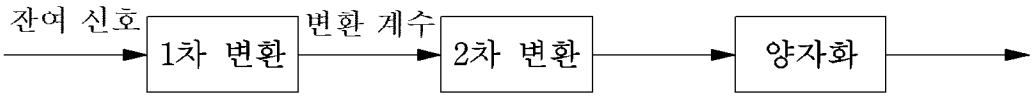
[도4]



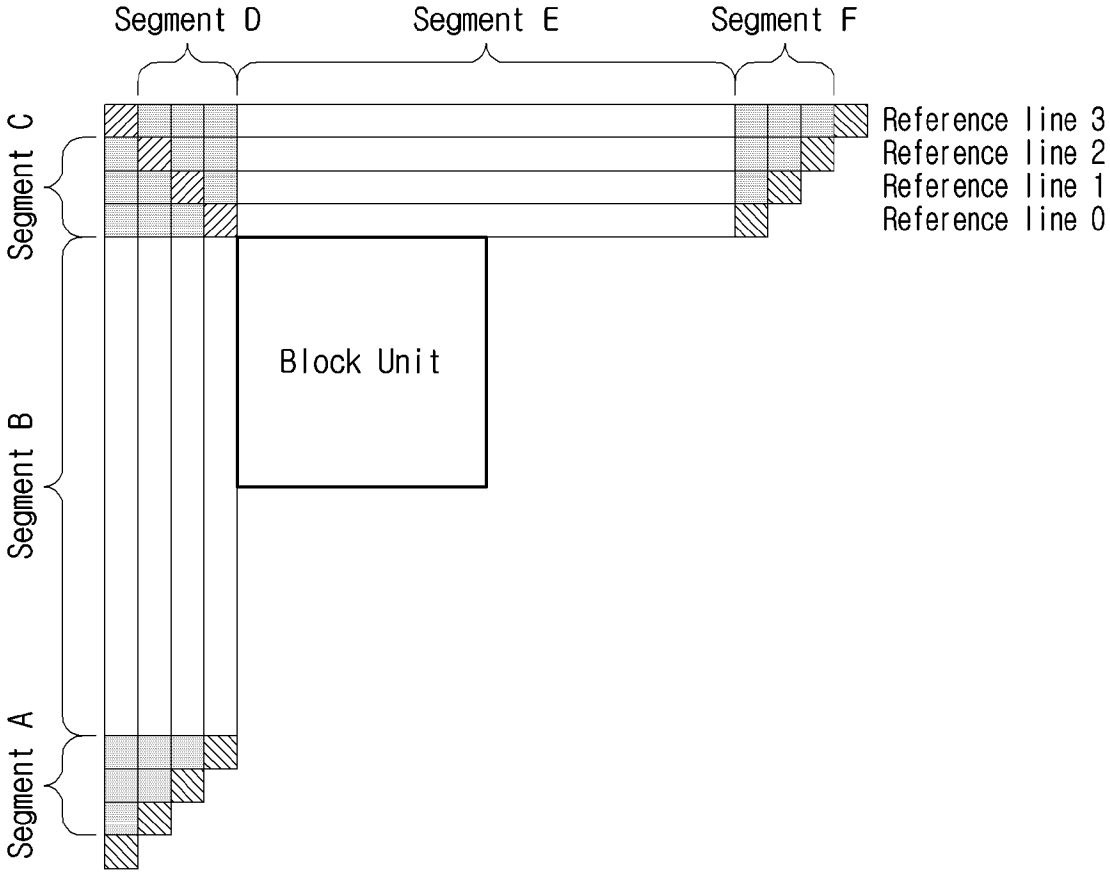
[도5]



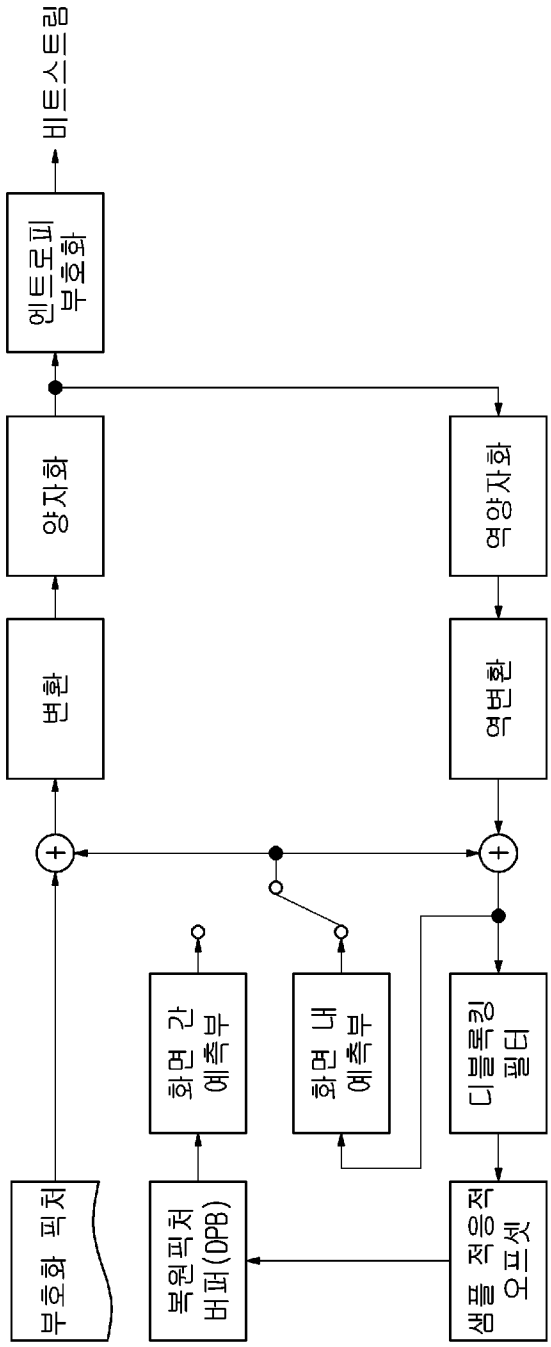
[도6]


잔여 신호
1차 변환
변환 계수
2차 변환
양자화

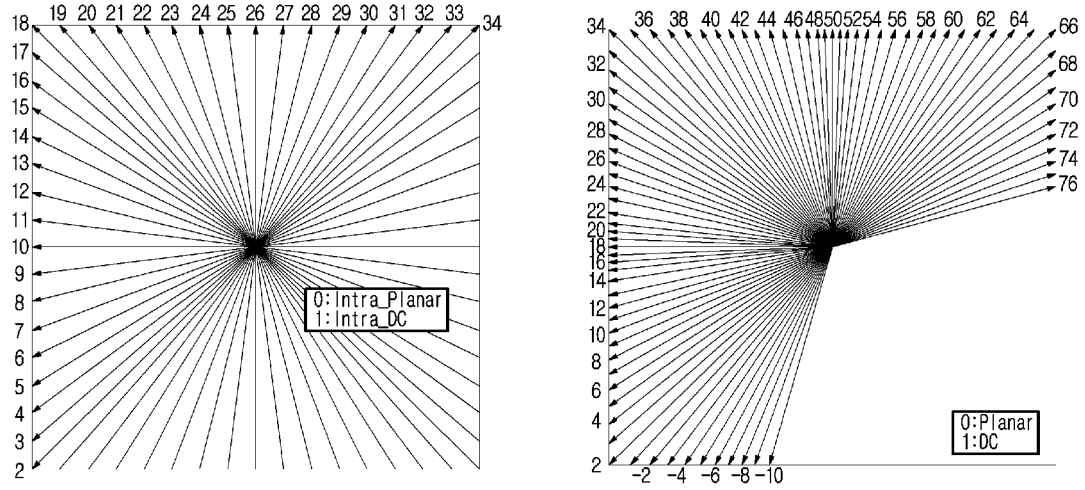
[도7]


Segment D
Segment E
Segment F
Segment C
Segment B
Segment A
Block Unit
Reference line 3
Reference line 2
Reference line 1
Reference line 0

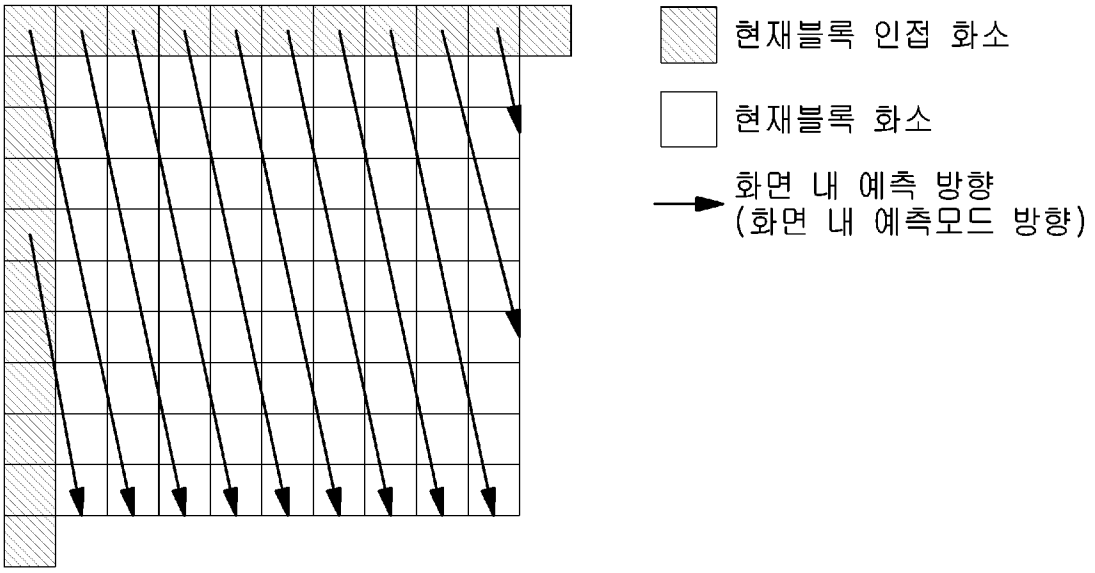
[도8]


비트스트림
엔트로피 부호화
양자화
변환
역양자화
역변환
화면 간 예측부
화면 내 예측부
디블록킹 필터
부호화 픽처
복원픽처 버퍼(DPB)
샘플 적응적 오프셋

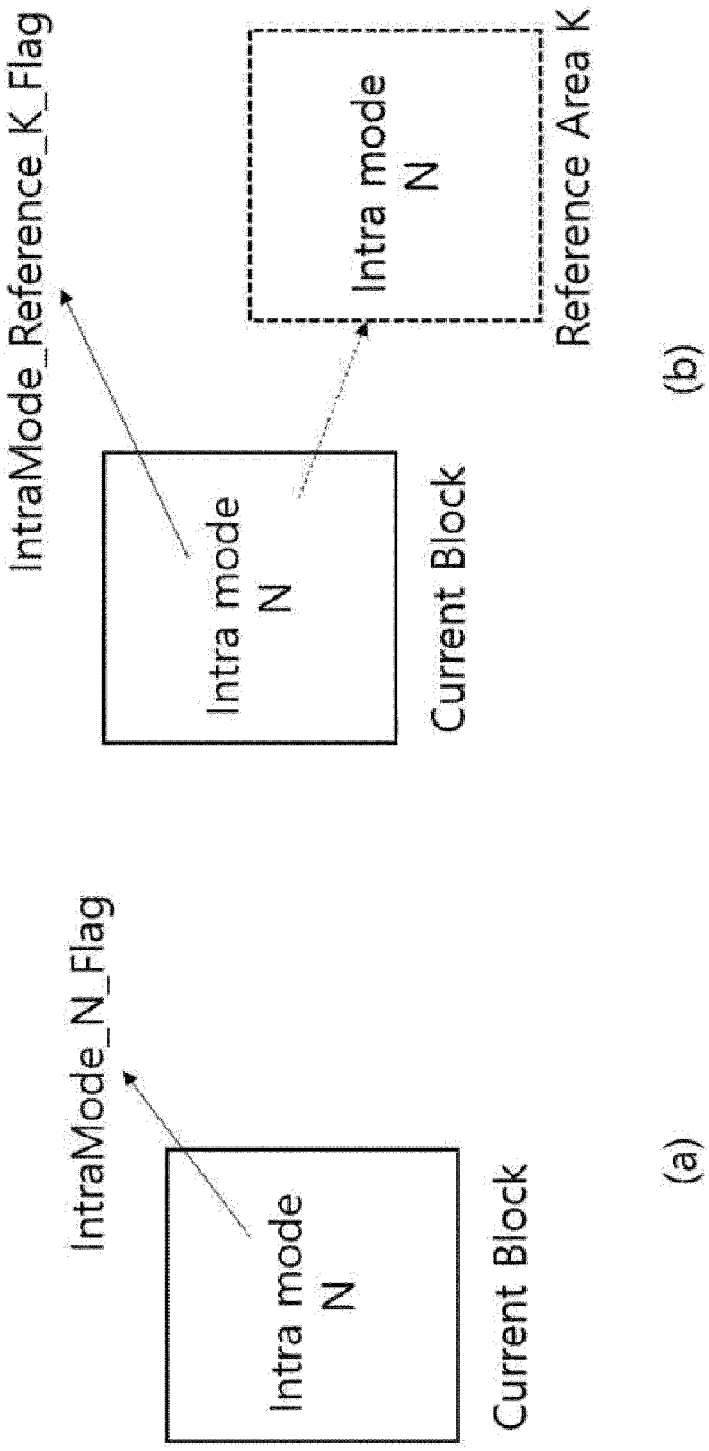
[도9a]


0:Intra_Planar
1:Intra_DC
0:Planar
1:DC

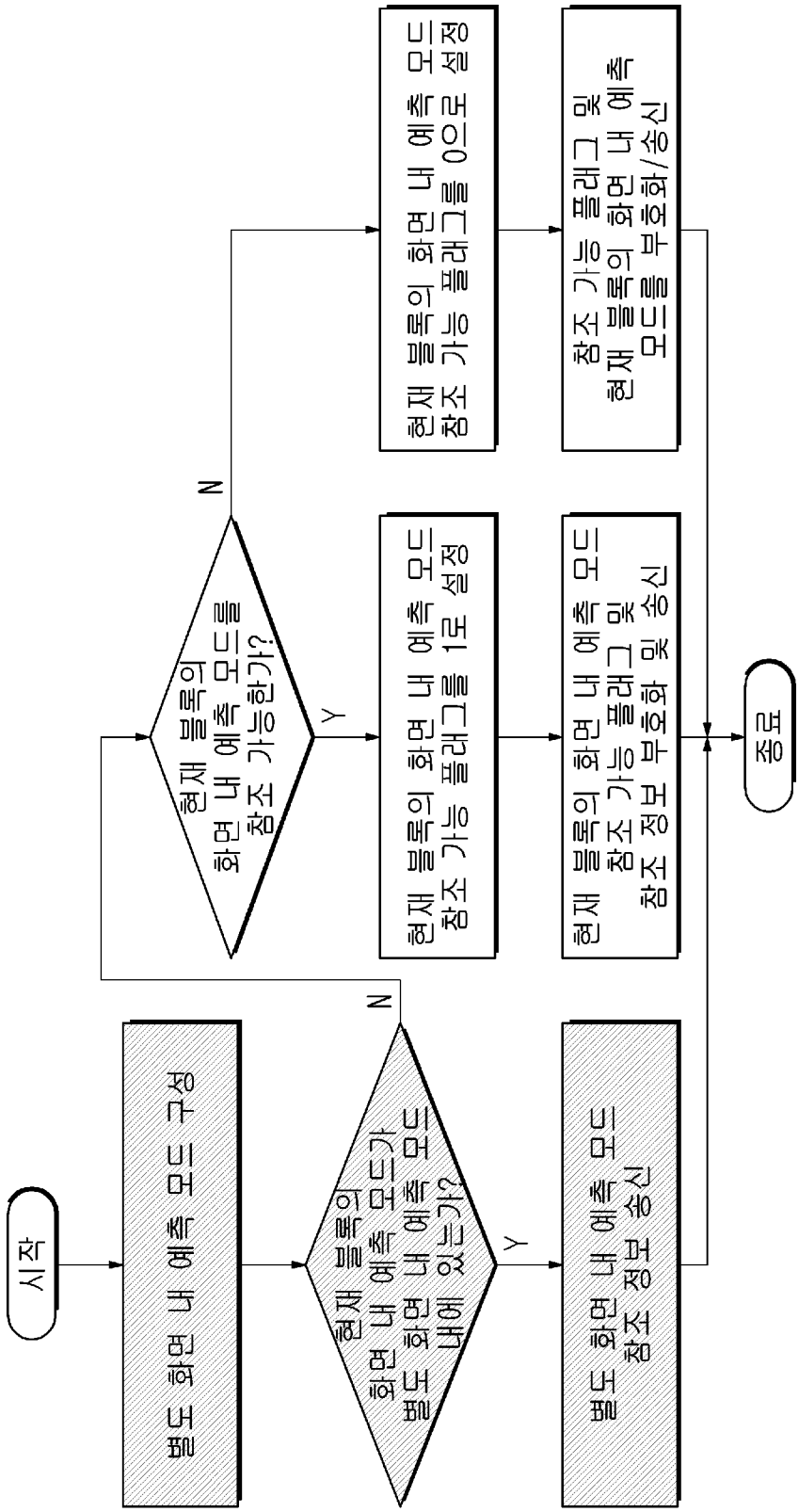
[도9b]


현재블록 인접 화소
현재블록 화소
화면 내 예측 방향
(화면 내 예측모드 방향)

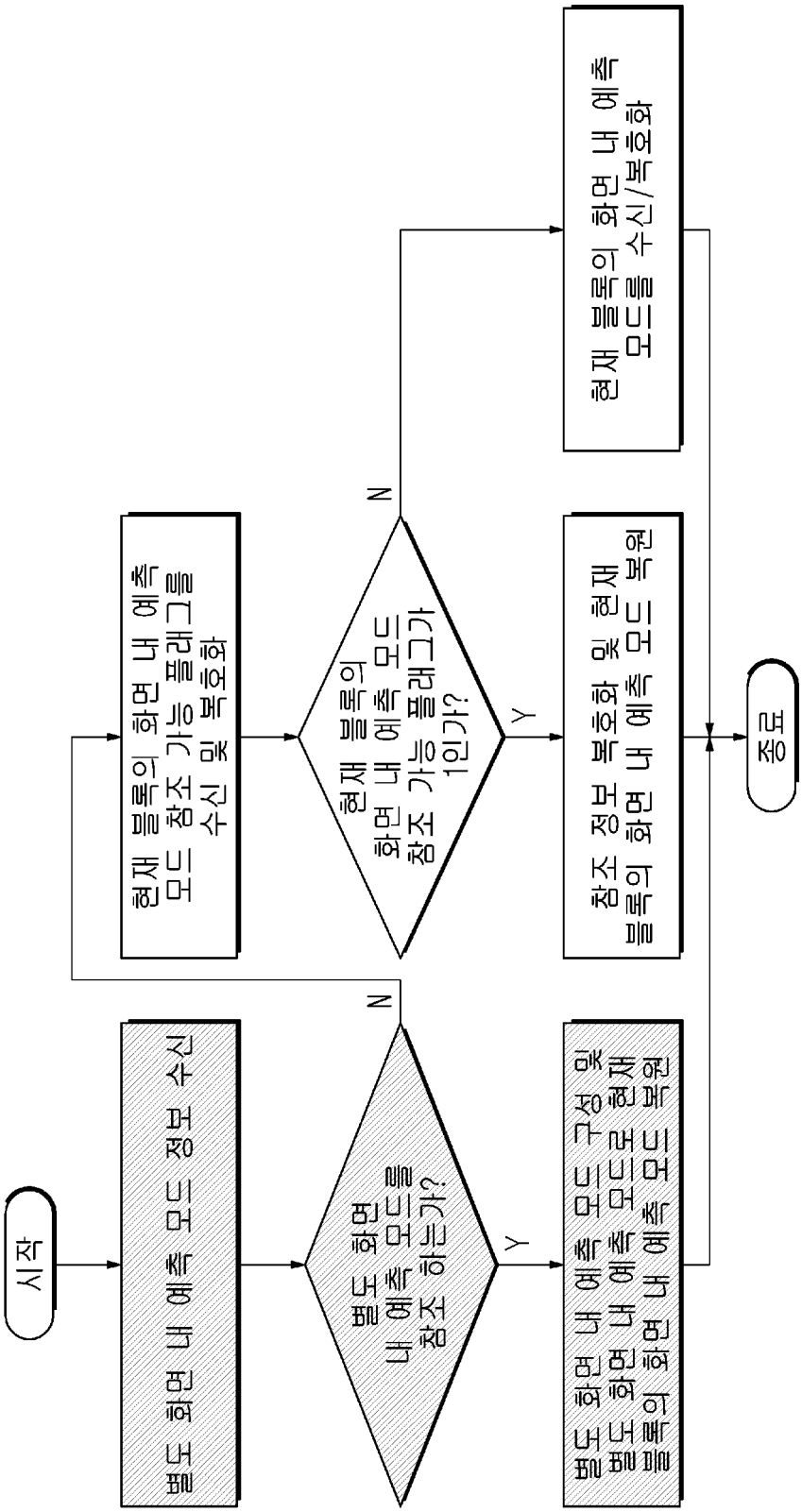
[도10]


IntraMode_Reference_K_Flag
Intra mode N
Current Block
Intra mode N
Reference Area K
(b)
IntraMode_N_Flag
Intra mode N
Current Block
(a)

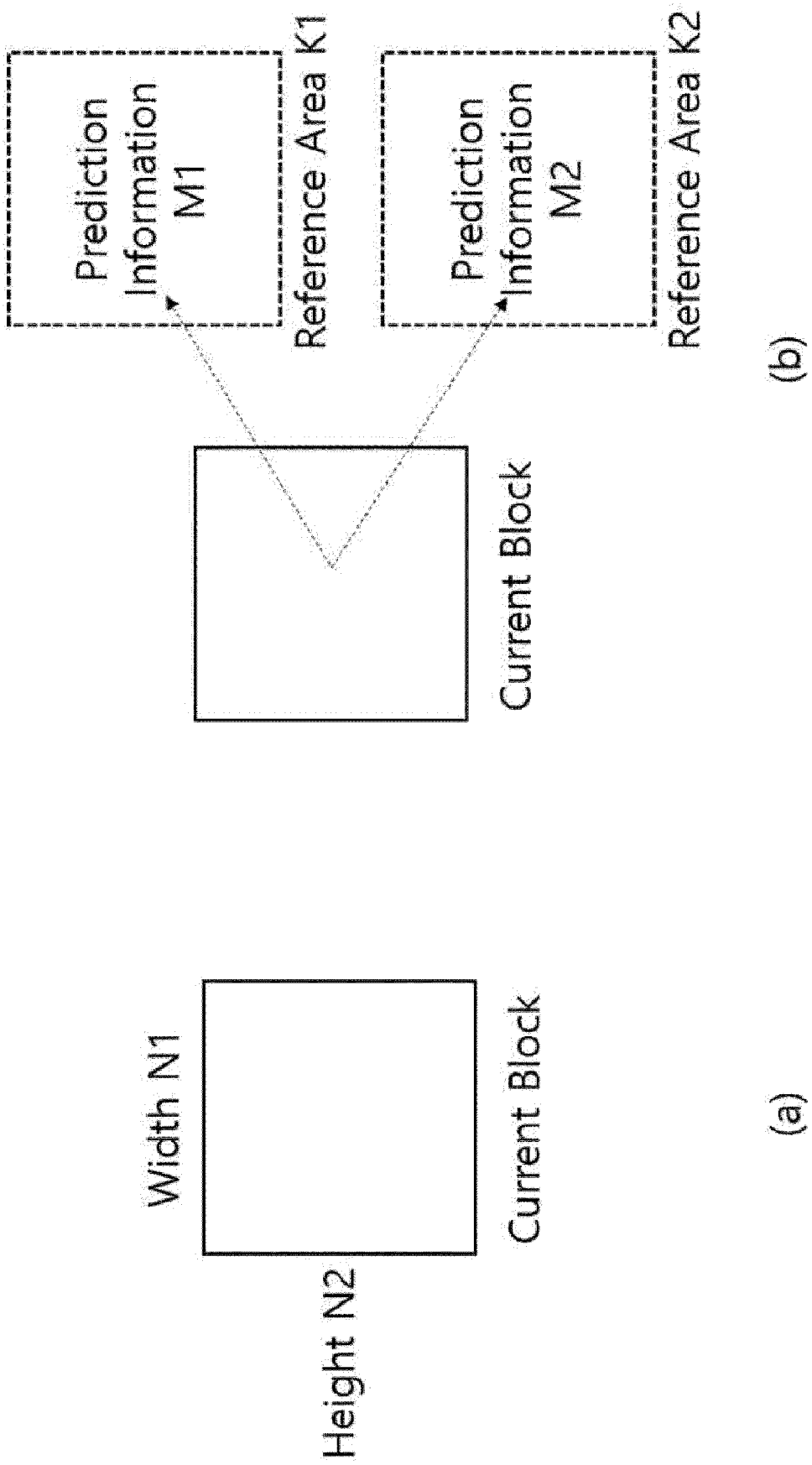
[도11]


시작
픨도 화면 내 예측 모드 구성
현재 블록의 화면 내 예측 모드가 픨도 화면 내에 있는가?
N
Y
픨도 화면 내 예측 모드 정보 및 참조 송신
현재 블록의 화면 내 예측 모드를 참조 가능한가?
N
Y
현재 블록의 화면 내 예측 모드 참조 가능 플래그를 0으로 설정
참조 가능 플래그 및 현재 블록의 화면 내 예측 모드를 부호화/송신
현재 블록의 화면 내 예측 모드 참조 가능 플래그를 1로 설정
현재 블록의 화면 내 예측 모드 참조 정보 부호화 및 송신
종료

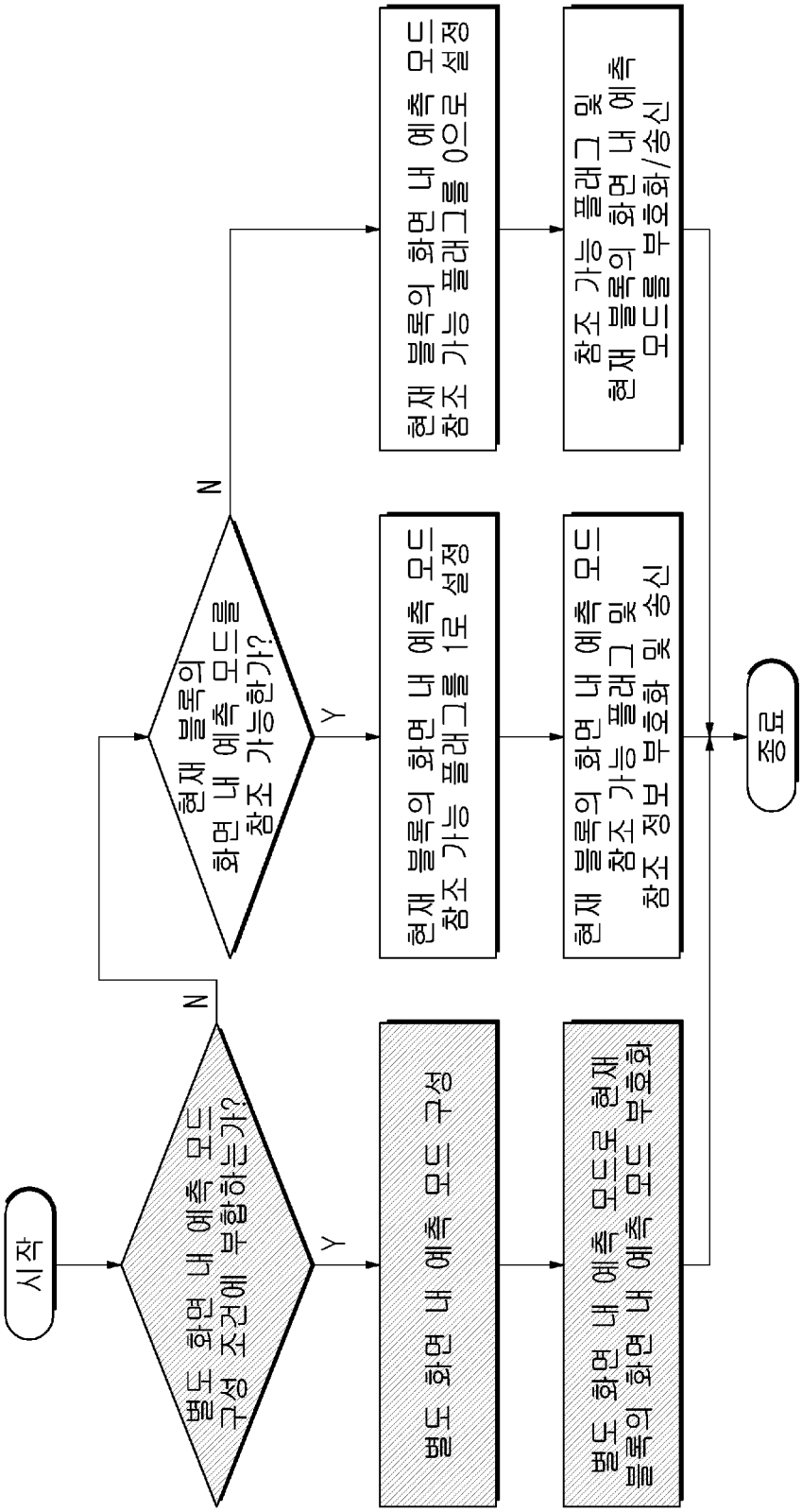
[도12]


시작
픨도 화면 내 예측 모드 정보 수신
픨도 화면 내 예측 모드를 참조하는가?
N
Y
픨도 화면 내 예측 모드로 구성된 픨픨픨의 화면 내 예측 모드를 복원
현재 블록의 화면 내 예측 모드 참조 가능 플래그를 수신 및 복호화
현재 블록의 화면 내 예측 모드 참조 가능 플래그가 1인가?
N
Y
참조 정보 복호화 및 현재 블록의 화면 내 예측 모드 복원
현재 블록의 화면 내 예측 모드를 수신/복호화
종료

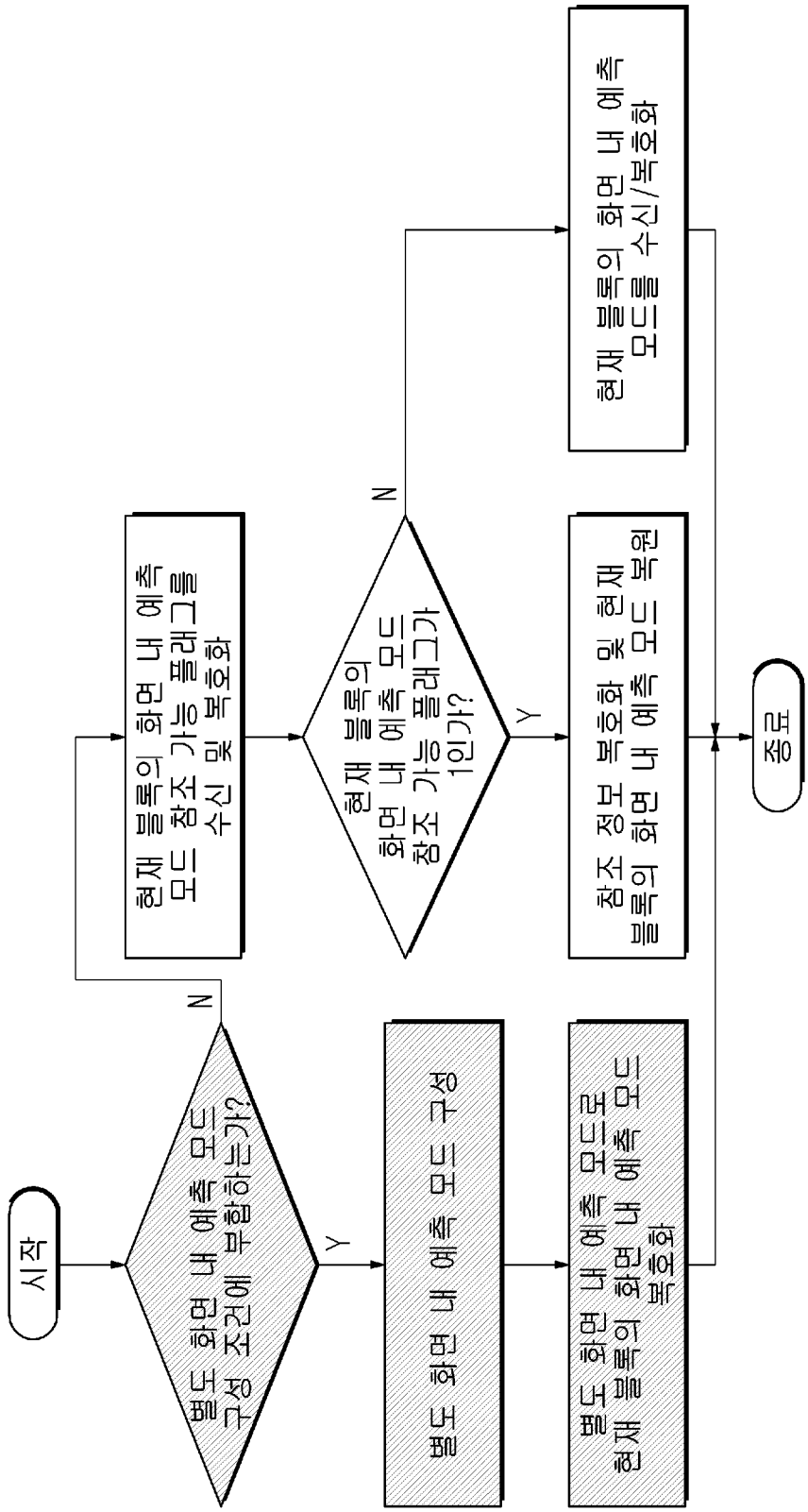
[도13]


Prediction Information M1
Reference Area K1
Prediction Information M2
Reference Area K2
Current Block
(b)
Width N1
Height N2
Current Block
(a)

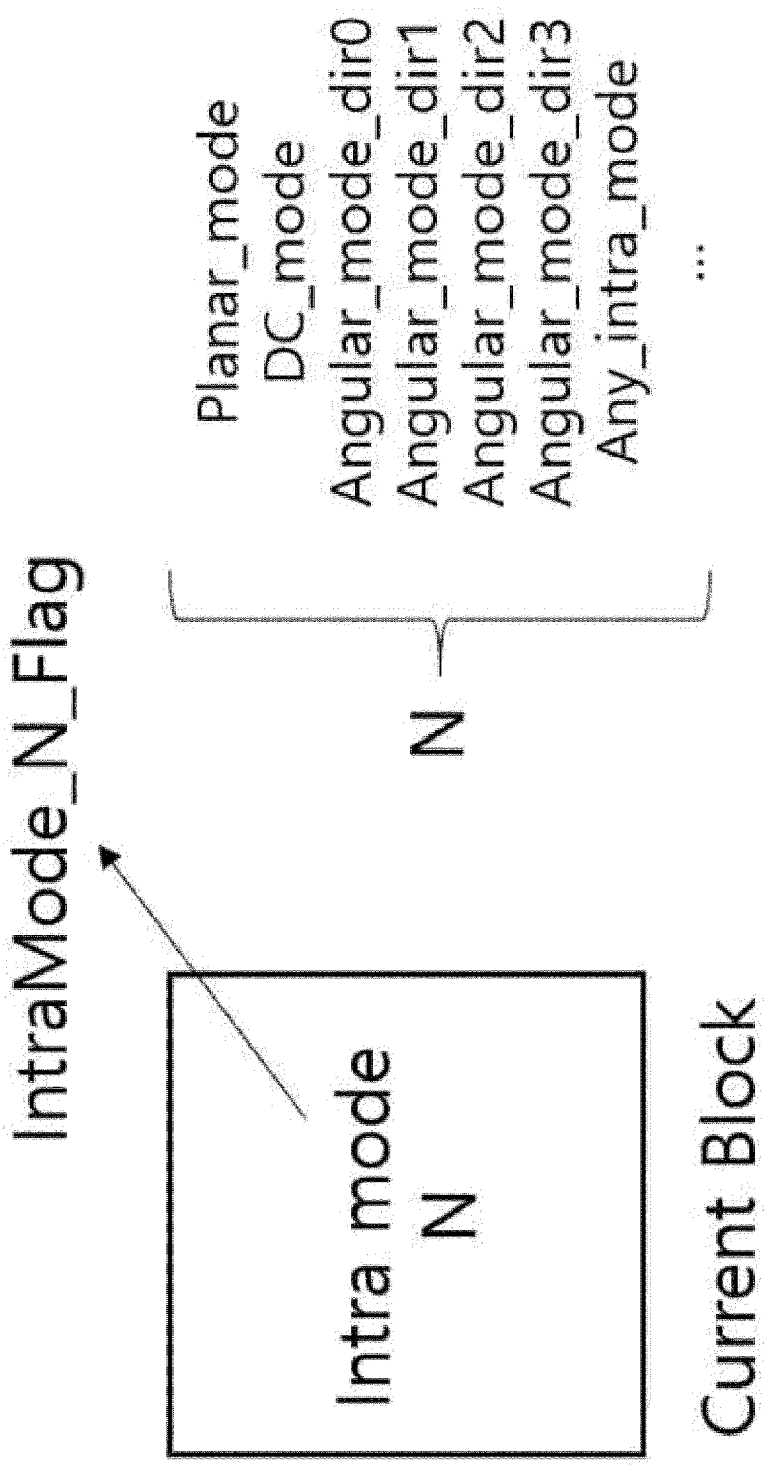
[도14]


시작
픽도 화면 내 예측 모드 구성이 조건에 부합하는가?
N
Y
픽도 화면 내 예측 모드 구성
픽도 화면 내 예측 모드로 현재 블록의 화면 내 예측 모드
현재 블록의 화면 내 예측 모드를 참조 가능한가?
N
Y
현재 블록의 화면 내 예측 모드 참조 가능 플래그를 1로 설정
현재 블록의 화면 내 예측 모드 참조 가능 플래그를 0으로 설정
현재 블록의 화면 내 예측 모드 참조 정보 부호화 및 송신
참조 가능 플래그 및 현재 블록의 화면 내 예측 모드를 부호화/송신
종료

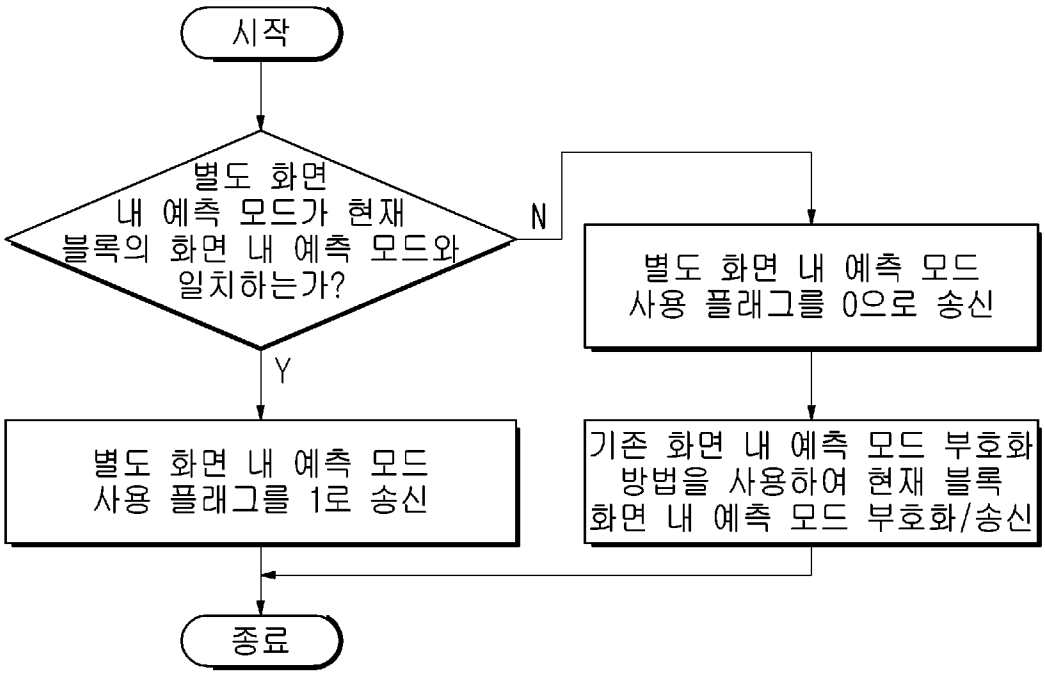
[도15]


시작
현재 픽쳐 또는 슬라이스 내 예측 모드들로 구성된 화면 내 예측 모드 후보 리스트의 화면 내 예측 모드 중 하나를 이용하여 부호화
픽쳐 또는 화면 내 예측 모드 구성
현재 블록의 화면 내 예측 모드 참조 가능 플래그를 수신 및 복호화
현재 블록의 화면 내 예측 모드 구성 조건에 부합하는가?
N
Y
현재 블록의 화면 내 예측 모드 참조 가능 플래그가 1인가?
N
Y
현재 블록의 화면 내 예측 모드를 수신/복호화
참조 정보 복호화 및 현재 블록의 화면 내 예측 모드 복원
종료

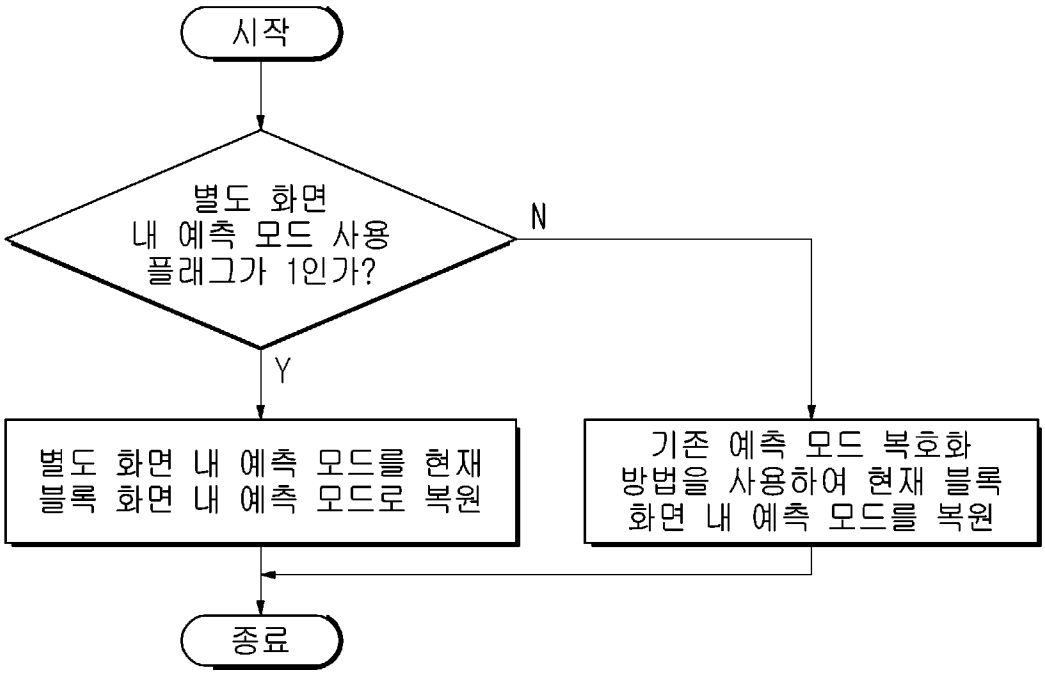
[도16]


IntraMode_N_Flag
Intra mode
N
Current Block
N
Planar_mode
DC_mode
Angular_mode_dir0
Angular_mode_dir1
Angular_mode_dir2
Angular_mode_dir3
Any_intra_mode
...

[도17]

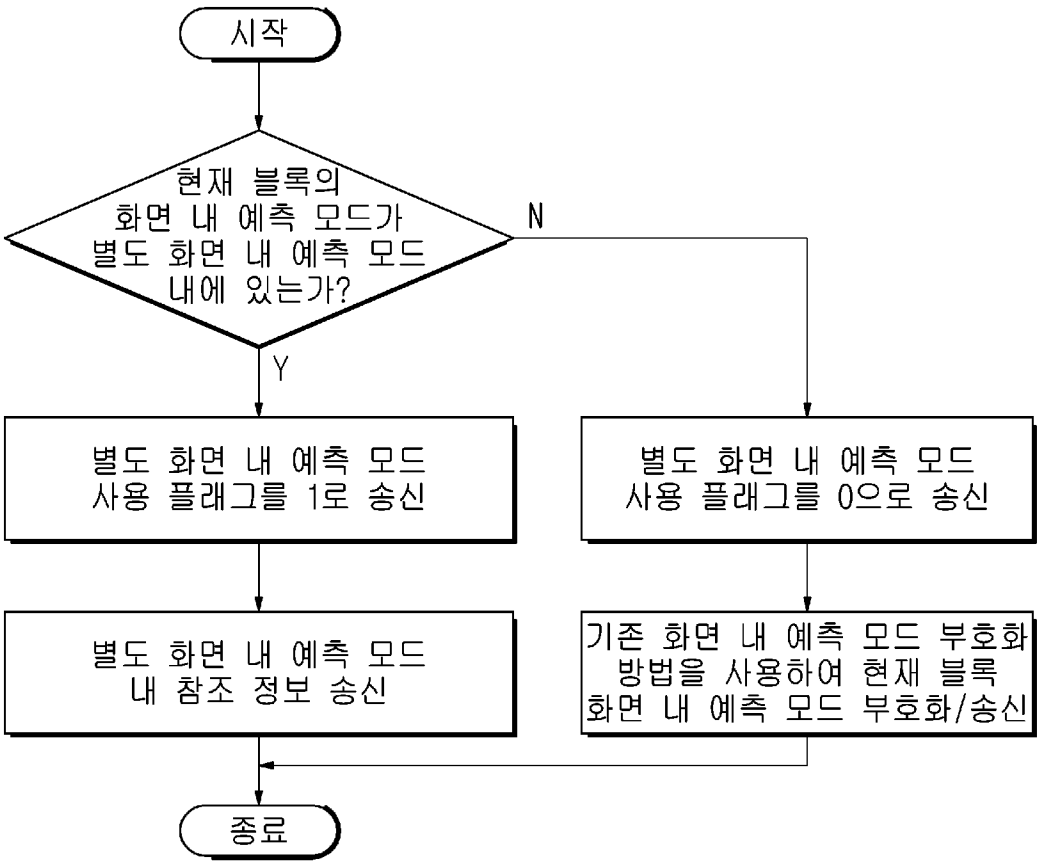

시작
별도 화면 내 예측 모드가 현재 블록의 화면 내 예측 모드와 일치하는가?
N
Y
별도 화면 내 예측 모드 사용 플래그를 0으로 송신
별도 화면 내 예측 모드 사용 플래그를 1로 송신
기존 화면 내 예측 모드 부호화 방법을 사용하여 현재 블록 화면 내 예측 모드 부호화/송신
종료

(a)

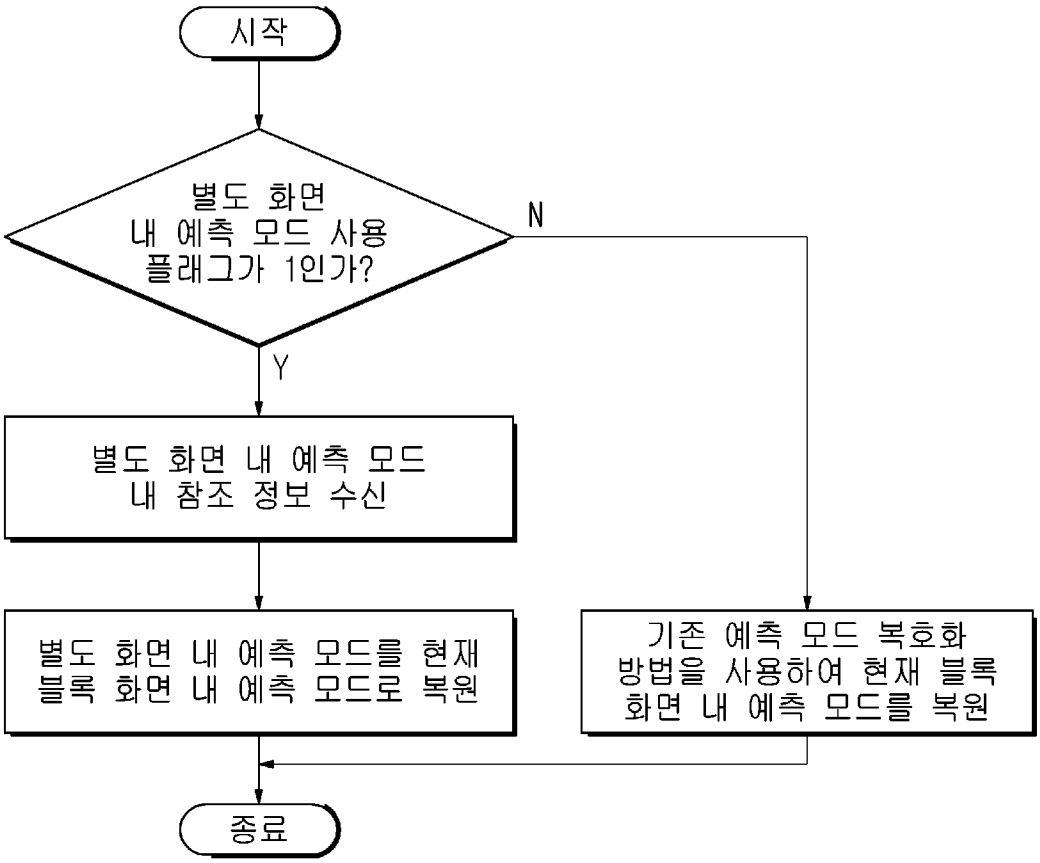

시작
별도 화면 내 예측 모드 사용 플래그가 1인가?
N
Y
별도 화면 내 예측 모드를 현재 블록 화면 내 예측 모드로 복원
기존 예측 모드 복호화 방법을 사용하여 현재 블록 화면 내 예측 모드를 복원
종료

(b)

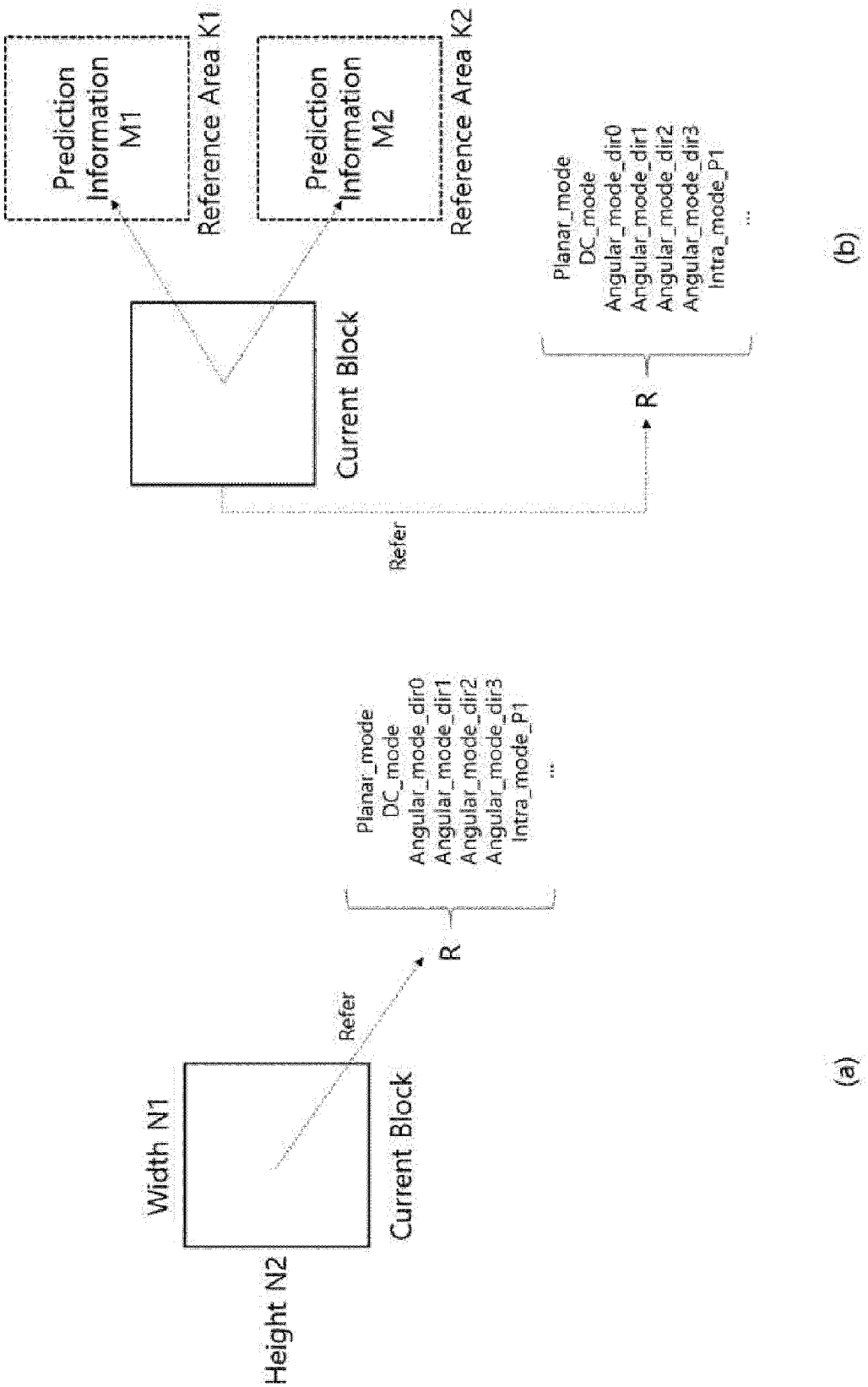
[도18a]


시작
현재 블록의 화면 내 예측 모드가 별도 화면 내 예측 모드 내에 있는가?
N
Y
별도 화면 내 예측 모드 사용 플래그를 1로 송신
별도 화면 내 예측 모드 사용 플래그를 0으로 송신
별도 화면 내 예측 모드 내 참조 정보 송신
기존 화면 내 예측 모드 부호화 방법을 사용하여 현재 블록 화면 내 예측 모드 부호화/송신
종료

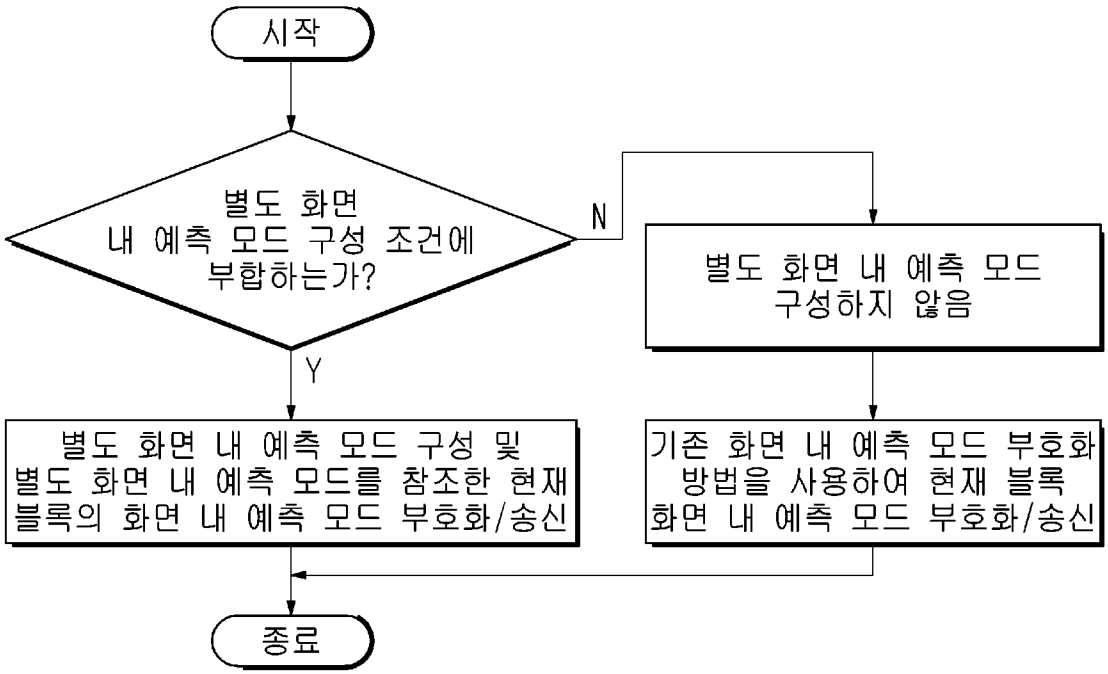
[도18b]


시작
별도 화면 내 예측 모드 사용 플래그가 1인가?
N
Y
별도 화면 내 예측 모드 내 참조 정보 수신
별도 화면 내 예측 모드를 현재 블록 화면 내 예측 모드로 복원
기존 예측 모드 복호화 방법을 사용하여 현재 블록 화면 내 예측 모드를 복원
종료

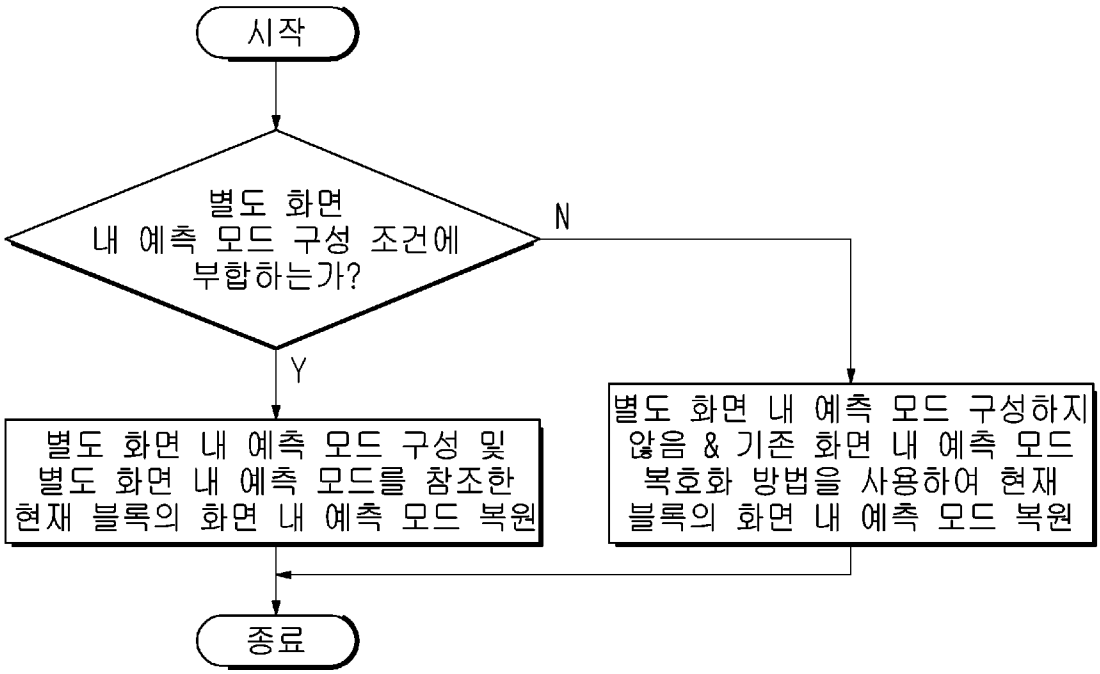
[도19]


Prediction Information M1
Reference Area K1
Prediction Information M2
Reference Area K2
Current Block
Refer
R
Planar_mode
DC_mode
Angular_mode_dir0
Angular_mode_dir1
Angular_mode_dir2
Angular_mode_dir3
Intra_mode_P1
...
(b)
Width N1
Height N2
Current Block
Refer
R
Planar_mode
DC_mode
Angular_mode_dir0
Angular_mode_dir1
Angular_mode_dir2
Angular_mode_dir3
Intra_mode_P1
...
(a)

[도20]

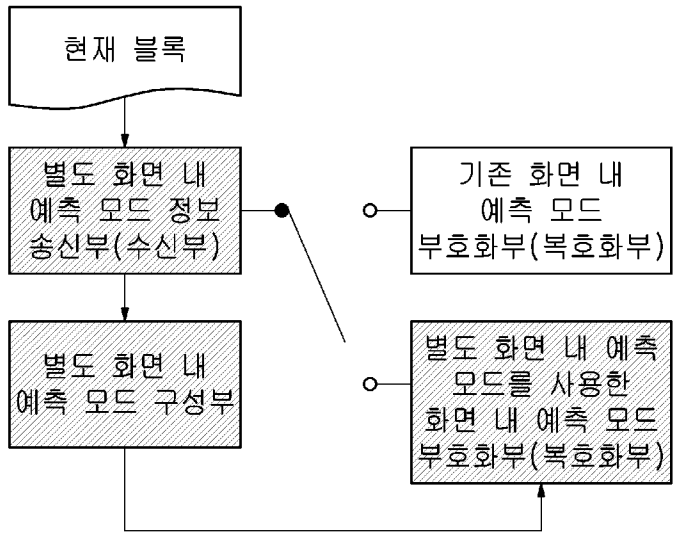

시작
별도 화면 내 예측 모드 구성 조건에 부합하는가?
N
Y
별도 화면 내 예측 모드 구성하지 않음
별도 화면 내 예측 모드 구성 및 별도 화면 내 예측 모드를 참조한 현재 블록의 화면 내 예측 모드 부호화/송신
기존 화면 내 예측 모드 부호화 방법을 사용하여 현재 블록 화면 내 예측 모드 부호화/송신
종료

(a)

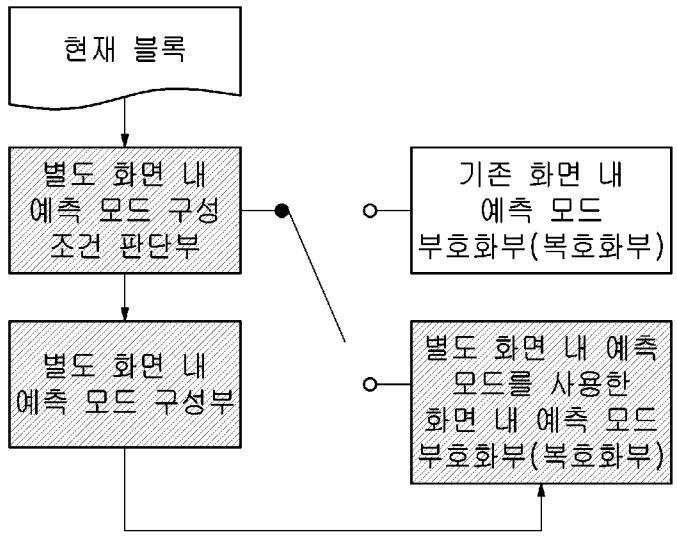

시작
별도 화면 내 예측 모드 구성 조건에 부합하는가?
N
Y
별도 화면 내 예측 모드 구성하지 않음 & 기존 화면 내 예측 모드 복호화 방법을 사용하여 현재 블록의 화면 내 예측 모드 복원
별도 화면 내 예측 모드 구성 및 별도 화면 내 예측 모드를 참조한 현재 블록의 화면 내 예측 모드 복원
종료

(b)

[도21]

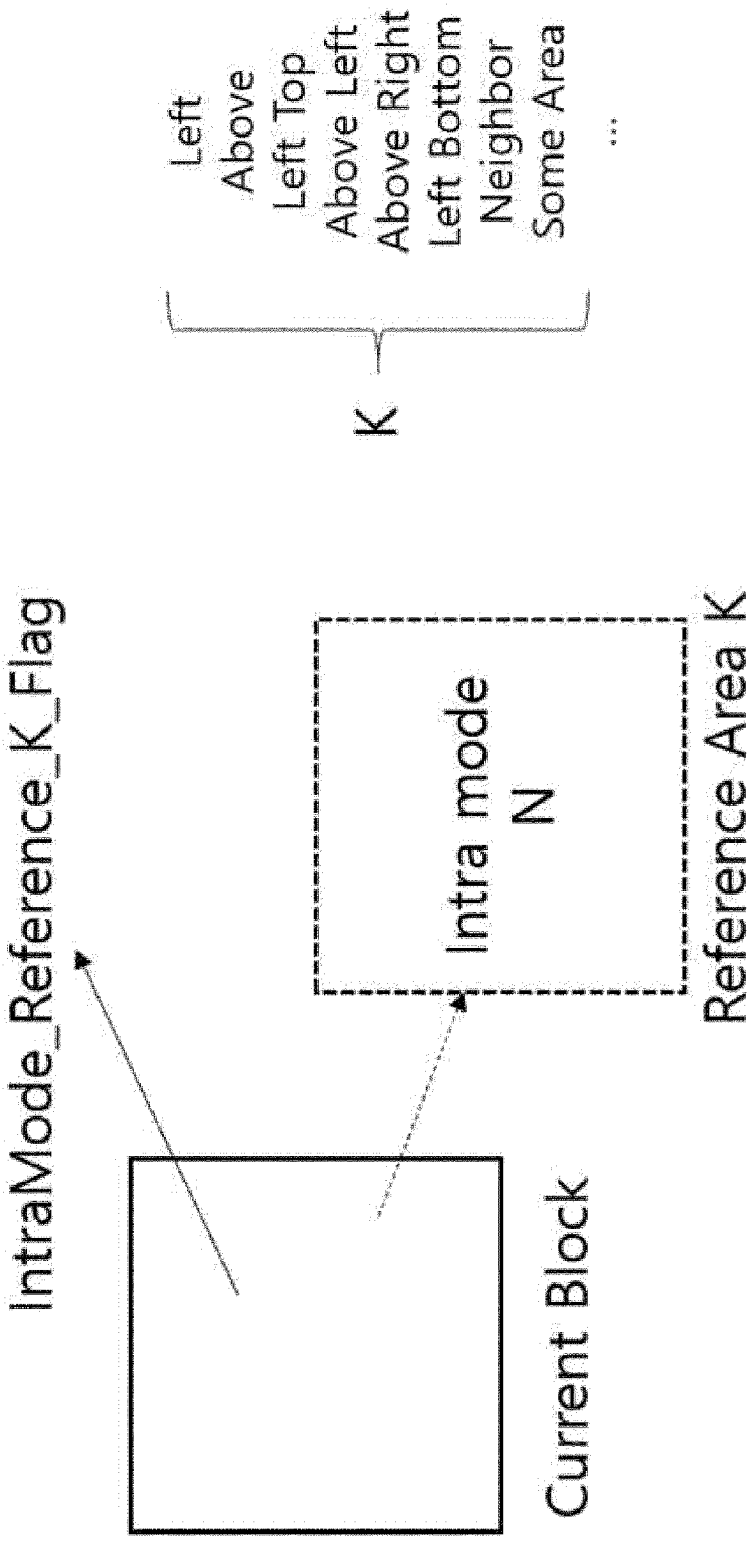


(a) 추가 시그널링을 사용하는 본 발명의 세부 장치도

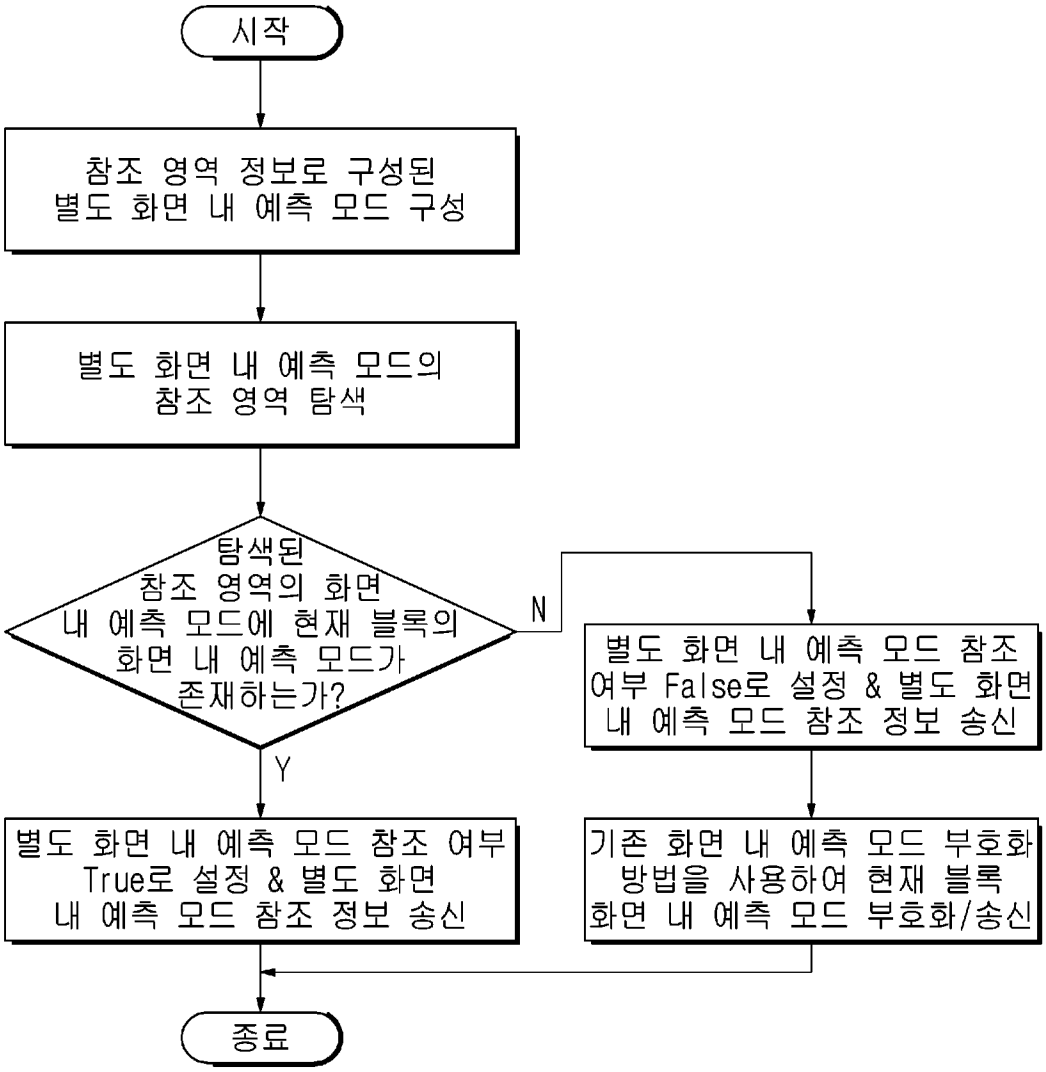


(b) 추가 시그널링 없는 본 발명의 세부 장치도

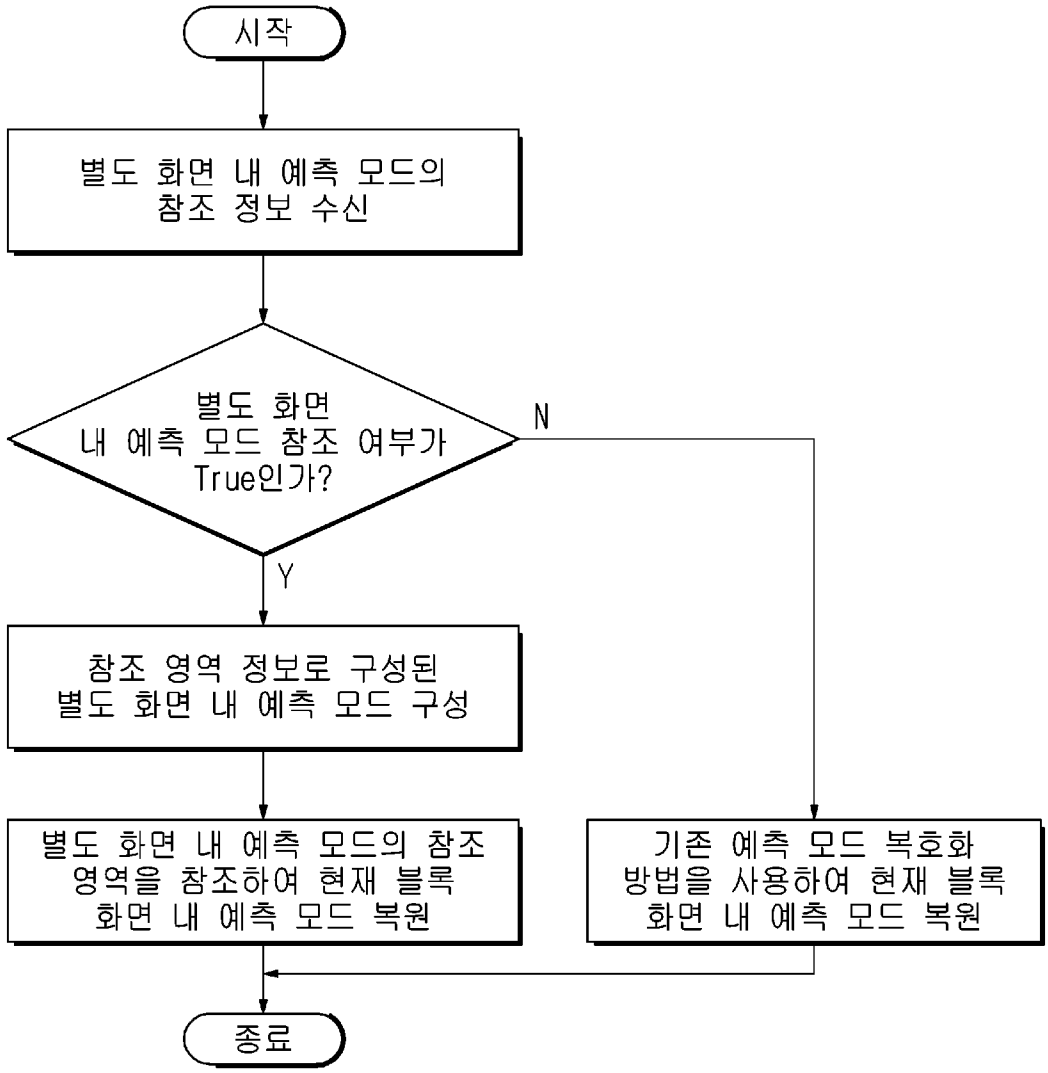
[도22]


Left
Above
Left Top
Above Left
Above Right
Left Bottom
Neighbor
Some Area
...
K
IntraMode_Reference_K_Flag
Intra mode
N
Reference Area K
Current Block

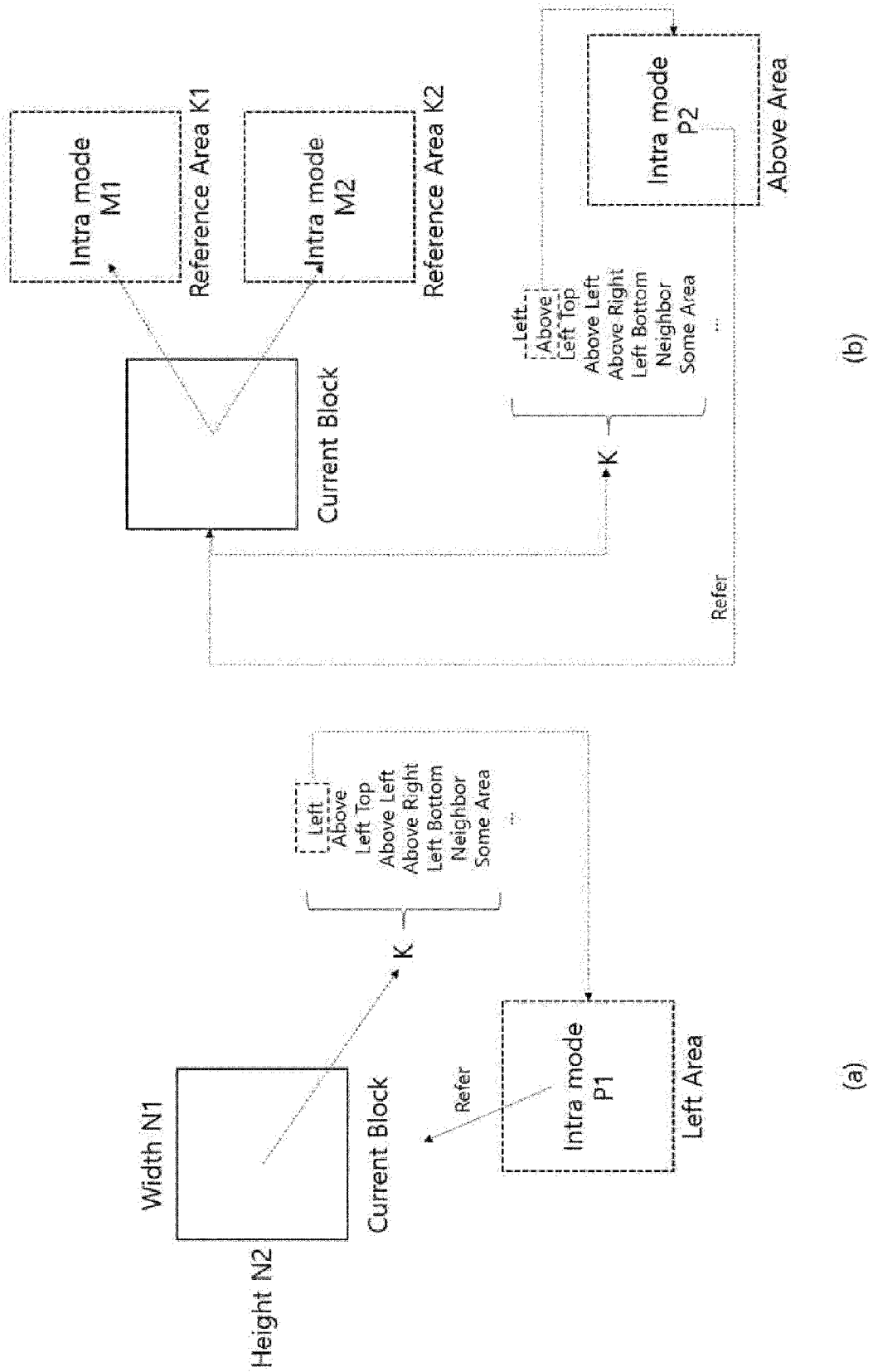
[도23a]


시작
참조 영역 정보로 구성된 별도 화면 내 예측 모드 구성
별도 화면 내 예측 모드의 참조 영역 탐색
탐색된 참조 영역의 화면 내 예측 모드에 현재 블록의 화면 내 예측 모드가 존재하는가?
N
Y
별도 화면 내 예측 모드 참조 여부 False로 설정 & 별도 화면 내 예측 모드 참조 정보 송신
별도 화면 내 예측 모드 참조 여부 True로 설정 & 별도 화면 내 예측 모드 참조 정보 송신
기존 화면 내 예측 모드 부호화 방법을 사용하여 현재 블록 화면 내 예측 모드 부호화/송신
종료

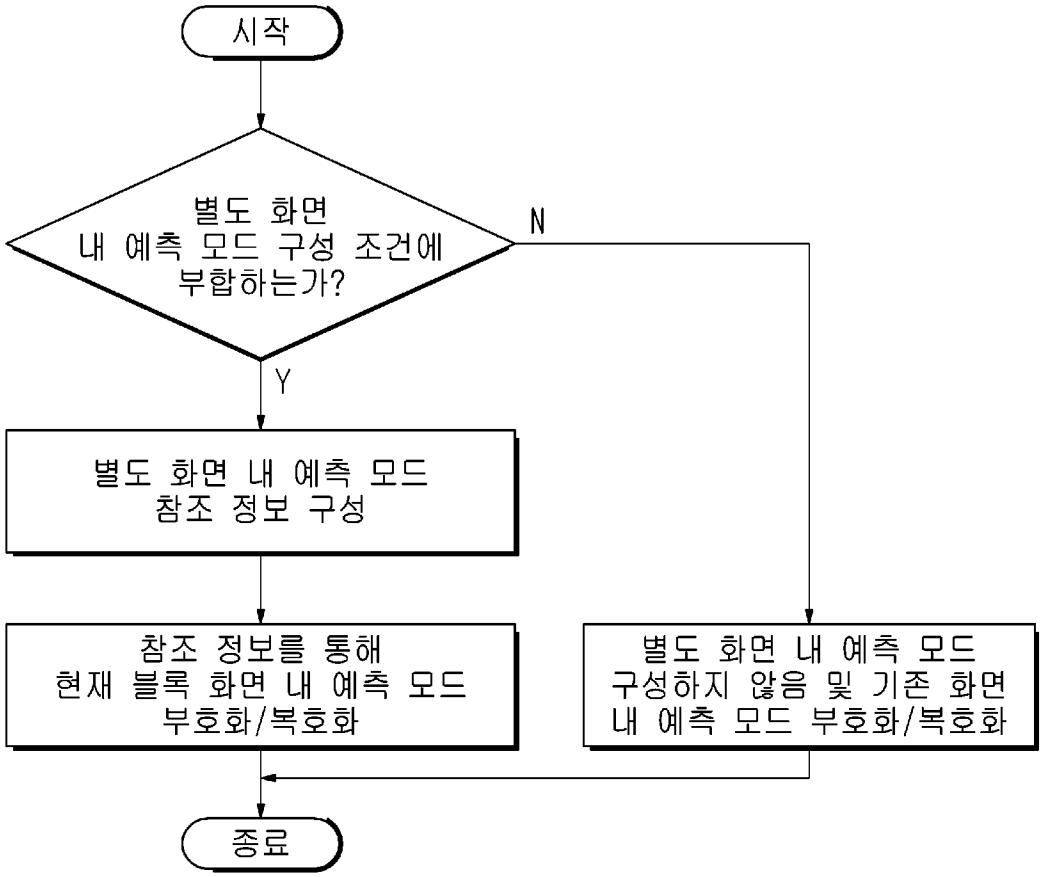
[도23b]


시작
별도 화면 내 예측 모드의 참조 정보 수신
별도 화면 내 예측 모드 참조 여부가 True인가?
N
Y
참조 영역 정보로 구성된 별도 화면 내 예측 모드 구성
별도 화면 내 예측 모드의 참조 영역을 참조하여 현재 블록 화면 내 예측 모드 복원
기존 예측 모드 복호화 방법을 사용하여 현재 블록 화면 내 예측 모드 복원
종료

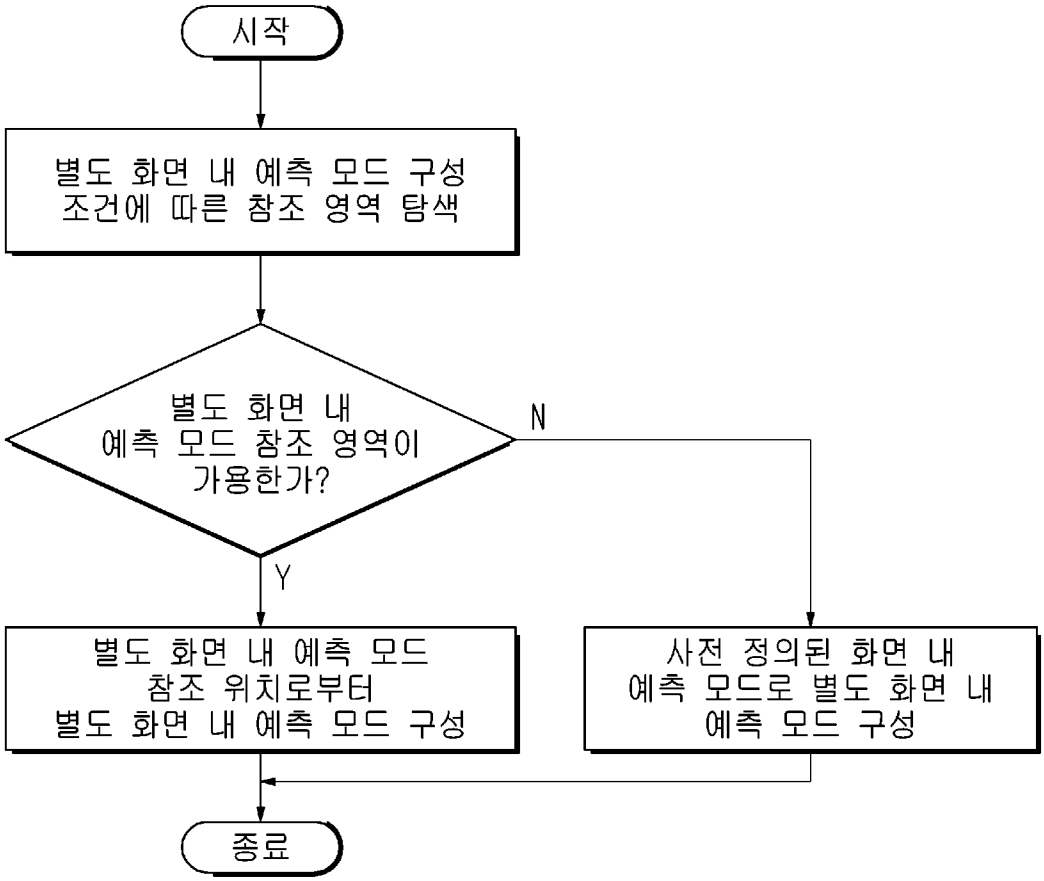
[도24]


Intra mode M1
Reference Area K1
Intra mode M2
Reference Area K2
Current Block
Intra mode P2
Above Area
Left
Above
Left Top
Above Left
Above Right
Left Bottom
Neighbor
Some Area
...
K
Refer
(b)
Left
Above
Left Top
Above Left
Above Right
Left Bottom
Neighbor
Some Area
...
K
Width N1
Height N2
Current Block
Refer
Intra mode P1
Left Area
(a)

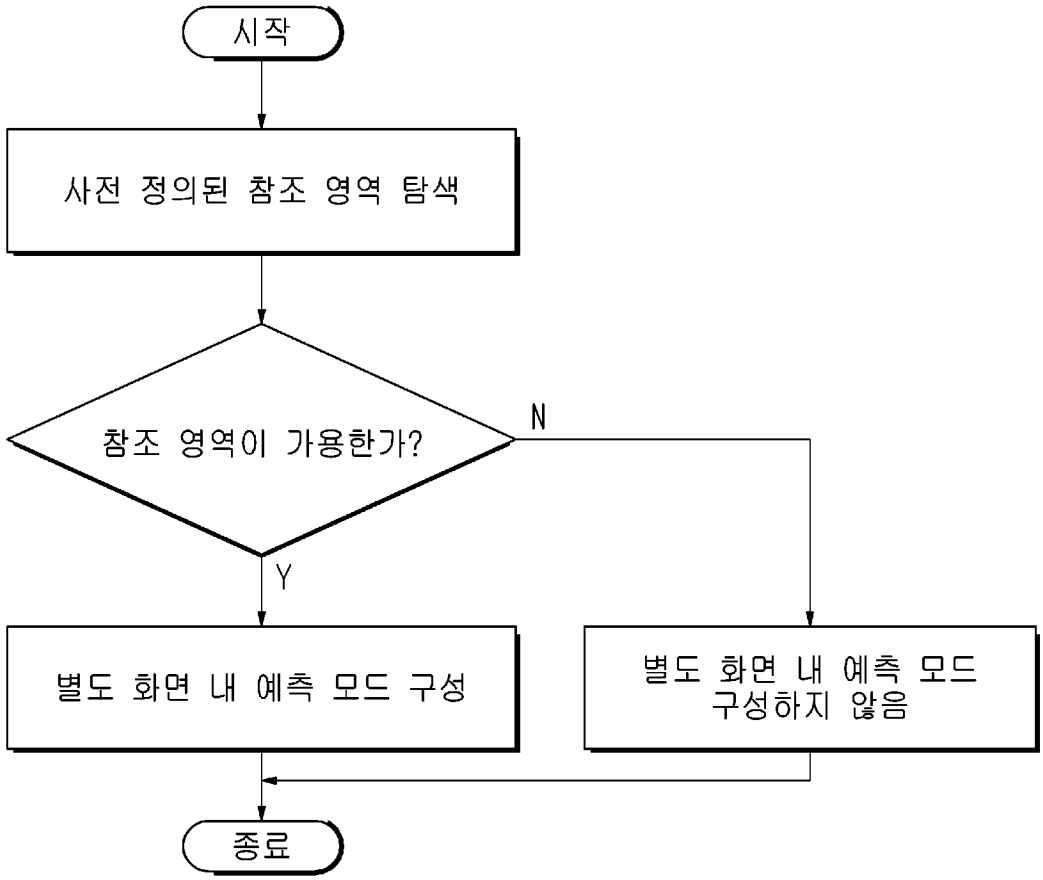
[도25]


시작
별도 화면 내 예측 모드 구성 조건에 부합하는가?
N
Y
별도 화면 내 예측 모드 참조 정보 구성
참조 정보를 통해 현재 블록 화면 내 예측 모드 부호화/복호화
별도 화면 내 예측 모드 구성하지 않음 및 기존 화면 내 예측 모드 부호화/복호화
종료

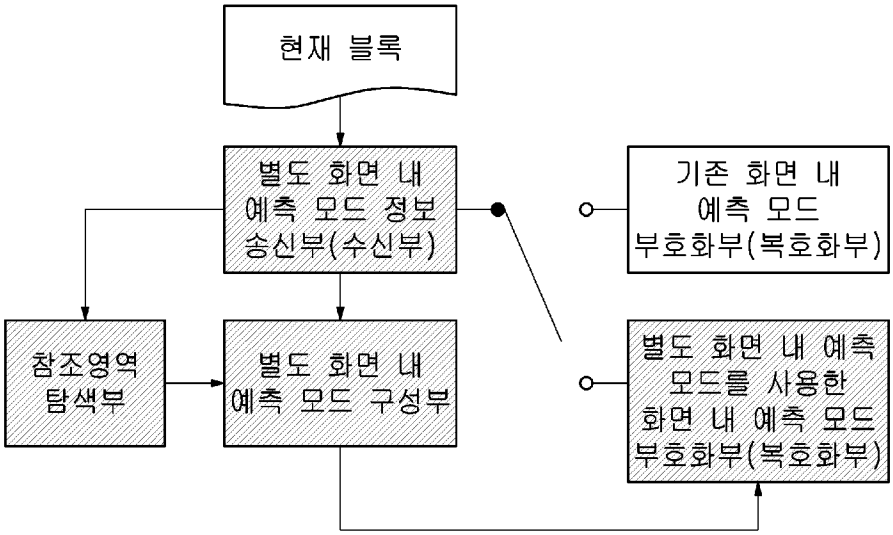
[도26]


시작
별도 화면 내 예측 모드 구성 조건에 따른 참조 영역 탐색
별도 화면 내 예측 모드 참조 영역이 가용한가?
N
Y
별도 화면 내 예측 모드 참조 위치로부터 별도 화면 내 예측 모드 구성
사전 정의된 화면 내 예측 모드로 별도 화면 내 예측 모드 구성
종료

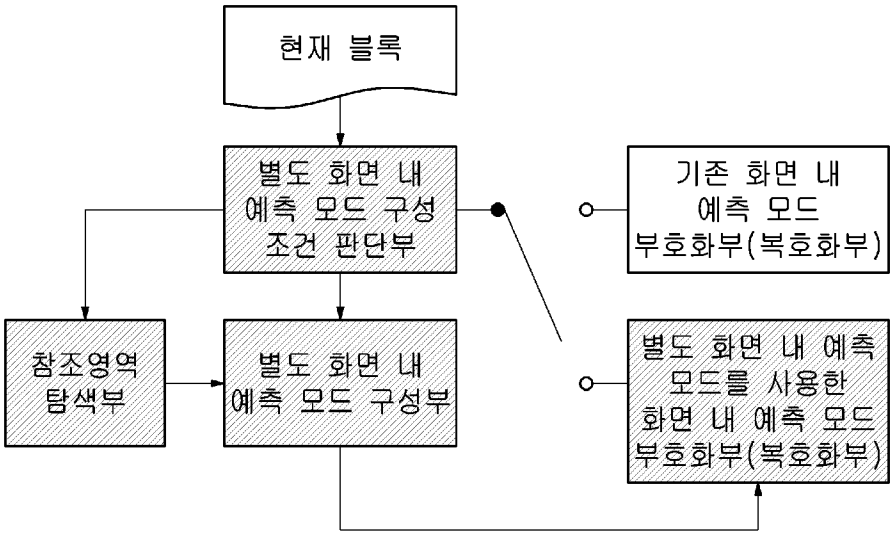
[도27]


시작
사전 정의된 참조 영역 탐색
참조 영역이 가용한가?
N
Y
별도 화면 내 예측 모드 구성
별도 화면 내 예측 모드 구성하지 않음
종료

[도28]

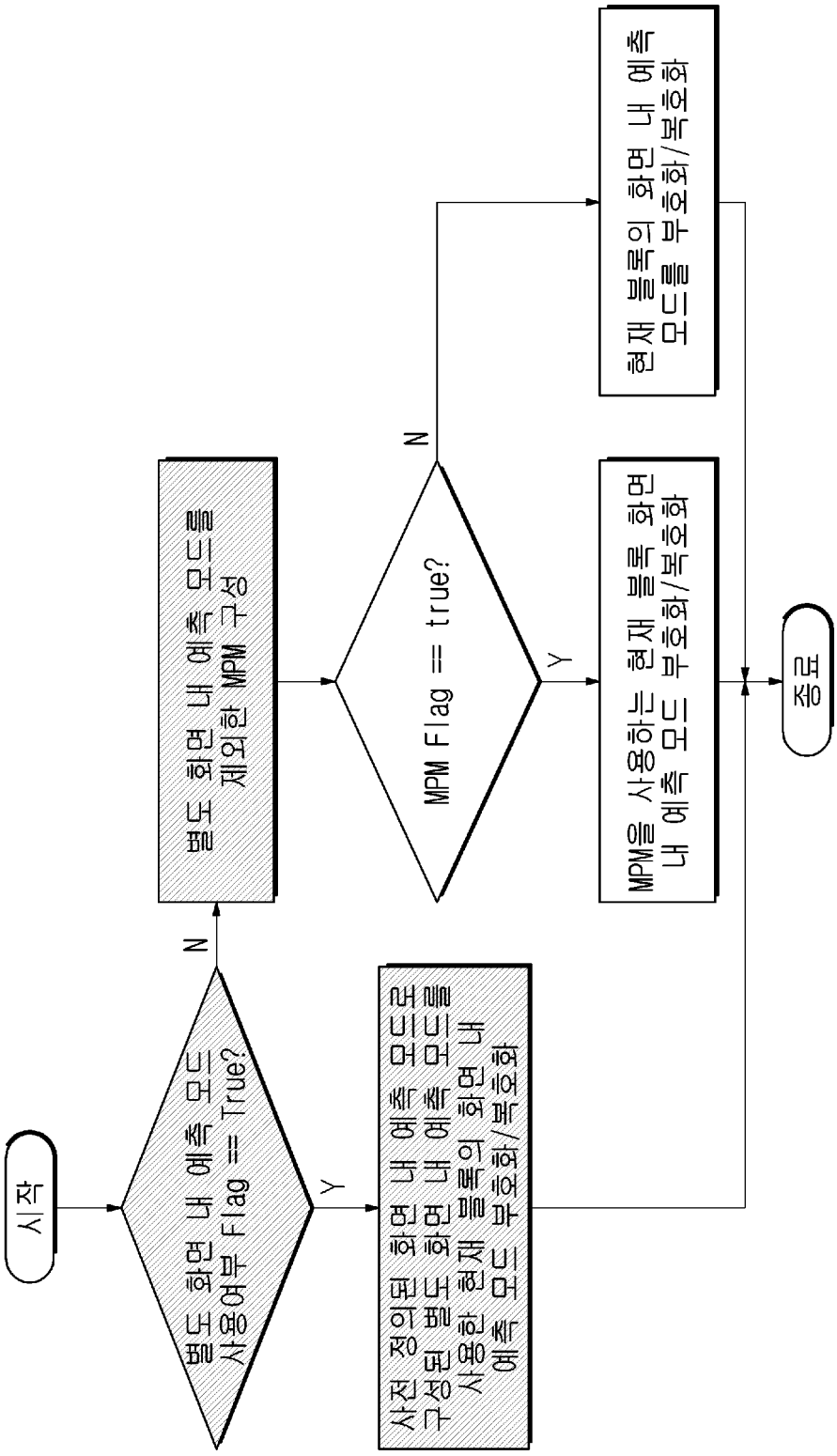


(a) 추가 시그널링을 사용하는 본 발명의 세부 장치도

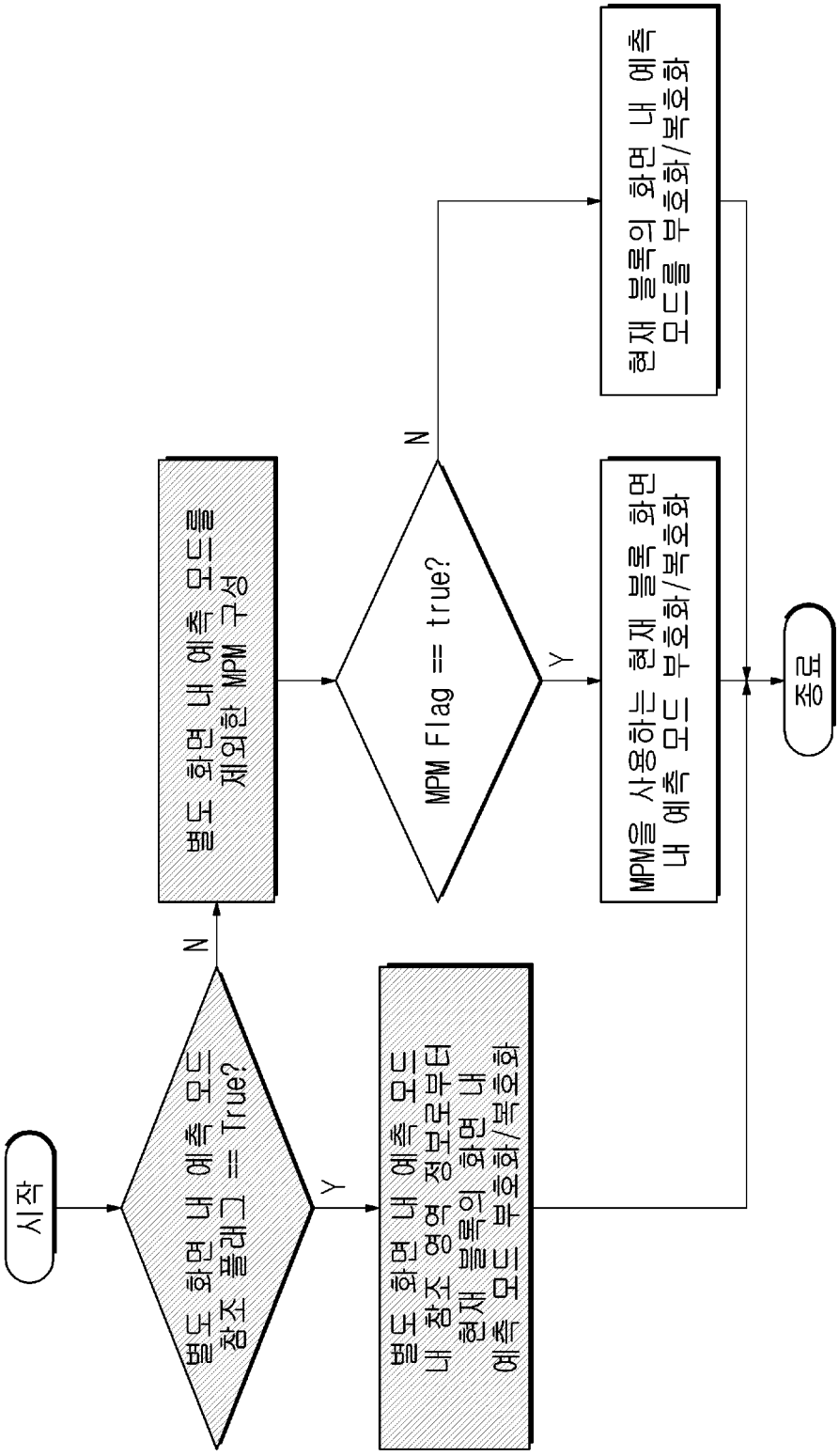


(b) 추가 시그널링 없는 본 발명의 세부 장치도

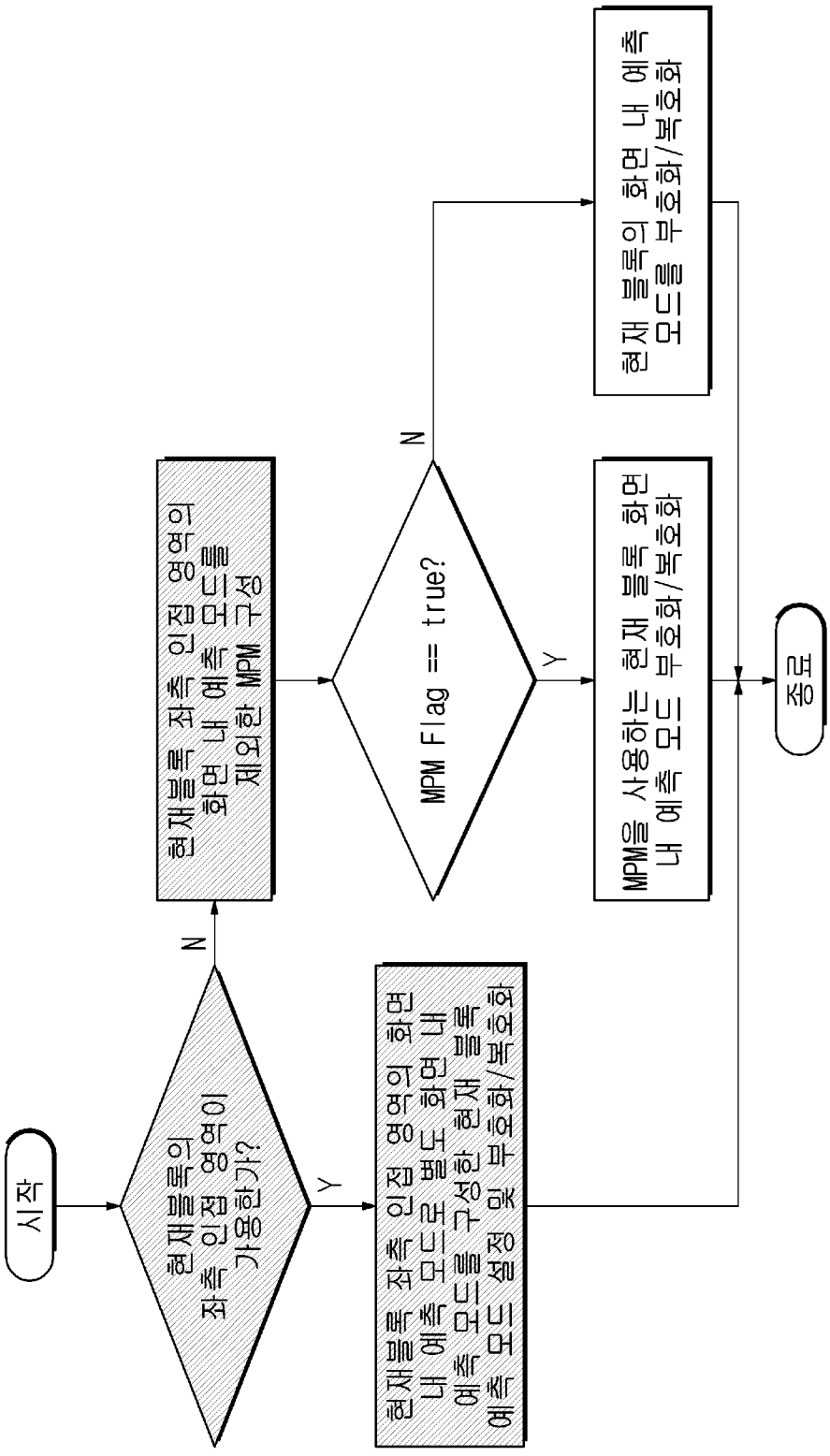
[도29]


시작
현재 화면 내 예측 모드 사용여부 Flag == True?
Y
N
사전 정의된 사용 가능한 예측 모드들로 구성된 현재 블록의 화면 내 예측 모드들을 부호화/복호화
현재 화면 내 예측 모드들 제외한 MPM 구성
MPM Flag == true?
Y
N
MPM을 사용하는 현재 블록 화면 내 예측 모드 부호화/복호화
현재 블록의 화면 내 예측 모드를 부호화/복호화
종료

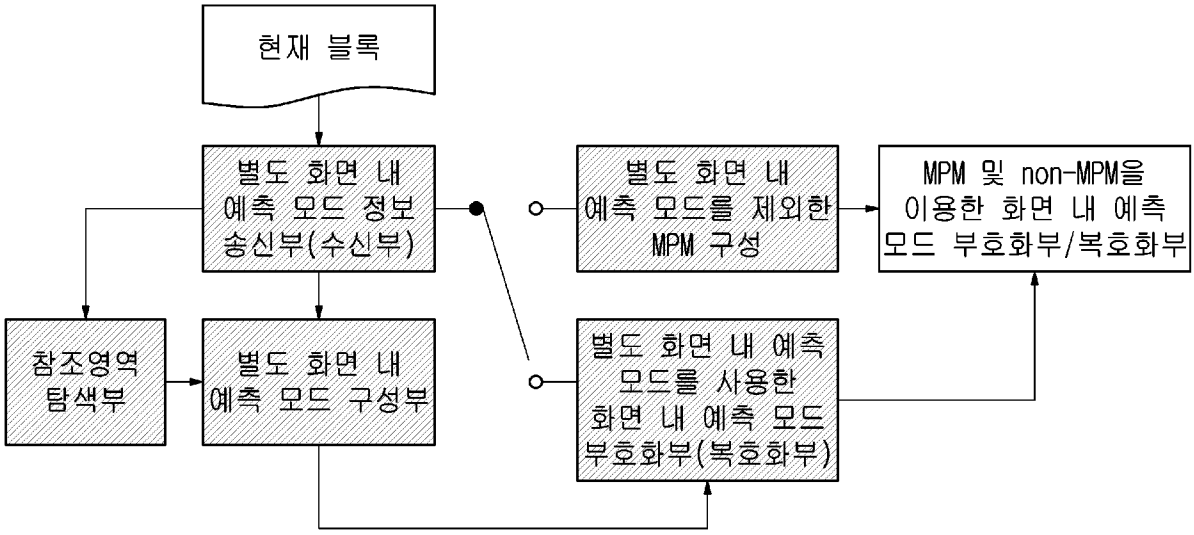
[도30]


시작
픨드 화면 내 예측 모드 픨드 참조 플래그 == True?
N
Y
픨드 화면 내 예측 모드를 제외한 MPM 구성
MPM Flag == true?
N
Y
현재 블록의 화면 내 예측 모드를 부호화/복호화
MPM을 사용하는 현재 블록 화면 내 예측 모드 부호화/복호화
종료
픨드 화면 내 예측 모드 참조 화면 내 현재 블록의 화면 내 예측 모드 부호화/복호화

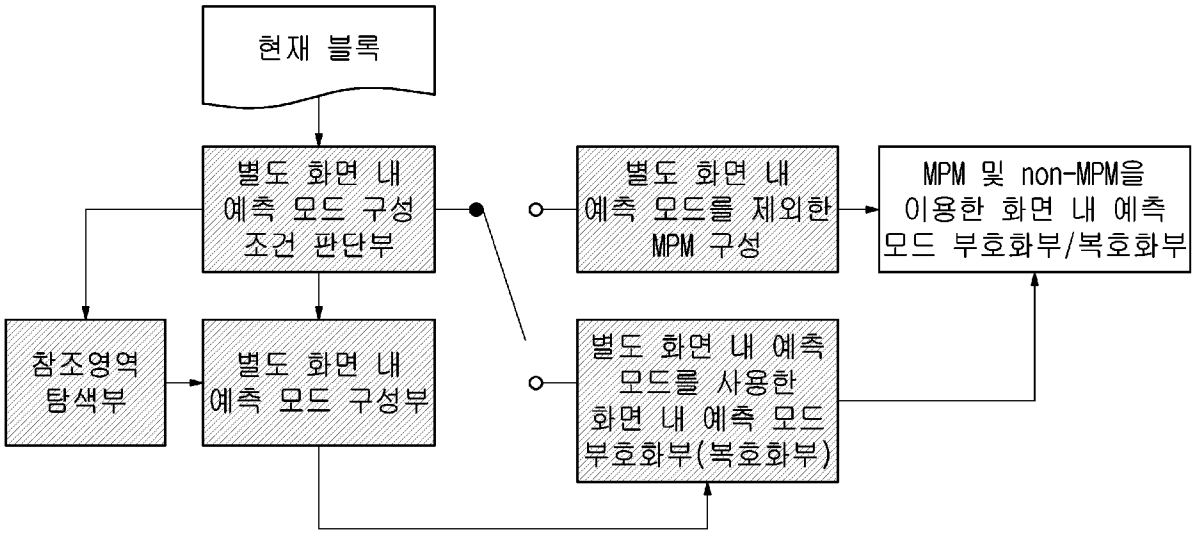
[도31]


시작
현재블록의 좌측 인접 영역이 가용한가?
N
Y
현재블록 좌측 인접 영역의 화면 내 예측 모드를 제외한 MPM 구성
MPM Flag == true?
N
Y
현재 블록의 화면 내 예측 모드를 부호화/복호화
MPM을 사용하는 현재 블록 화면 내 예측 모드 부호화/복호화
종료
현재블록 내 예측 모드 예측
좌측 인접 영역의 화면 내 예측 모드로 구성된 MPM 리스트
현재 블록 화면 내 예측 모드 부호화/복호화

[도32]

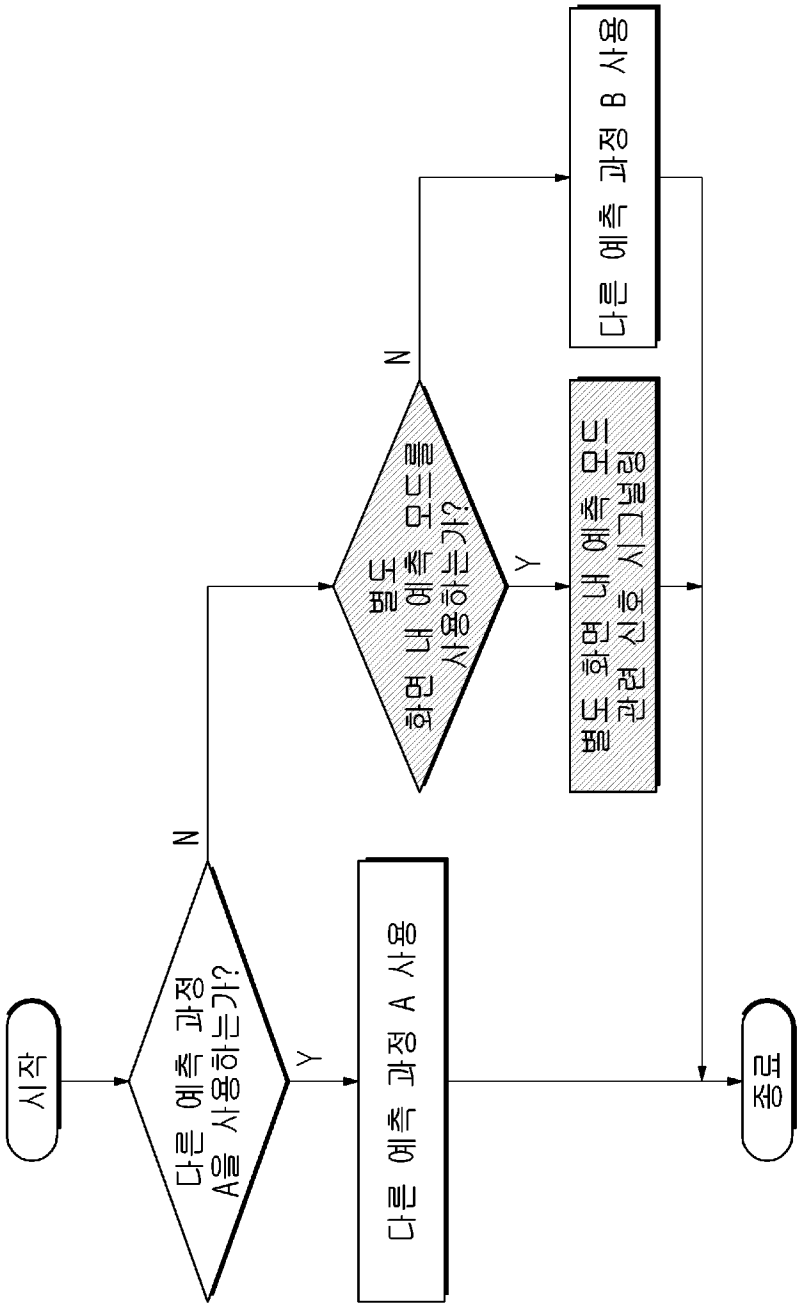


(a) 추가 시그널링을 사용하는 본 발명의 세부 장치도

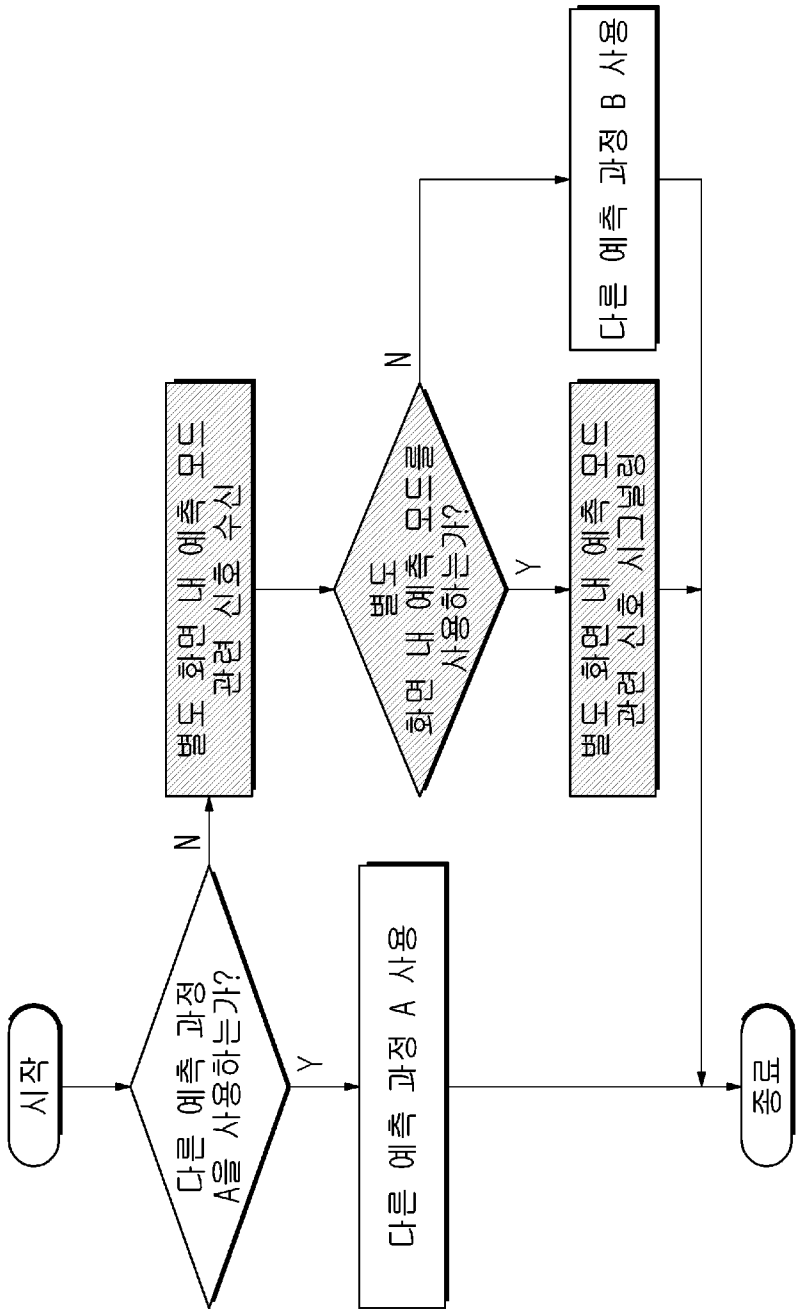


(b) 추가 시그널링 없는 본 발명의 세부 장치도

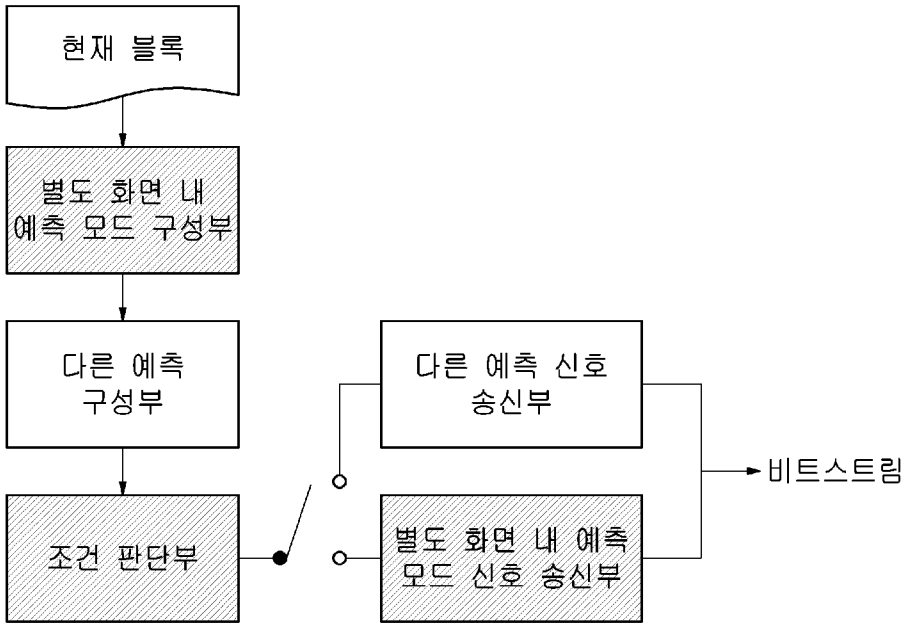
[도33a]


시작
다른 예측 과정 A을 사용하는가?
Y
N
다른 예측 과정 A 사용
블록 화면 내 예측 모드를 사용하는가?
Y
N
블록 화면 내 예측 시그널링 관련 신호
다른 예측 과정 B 사용
종료

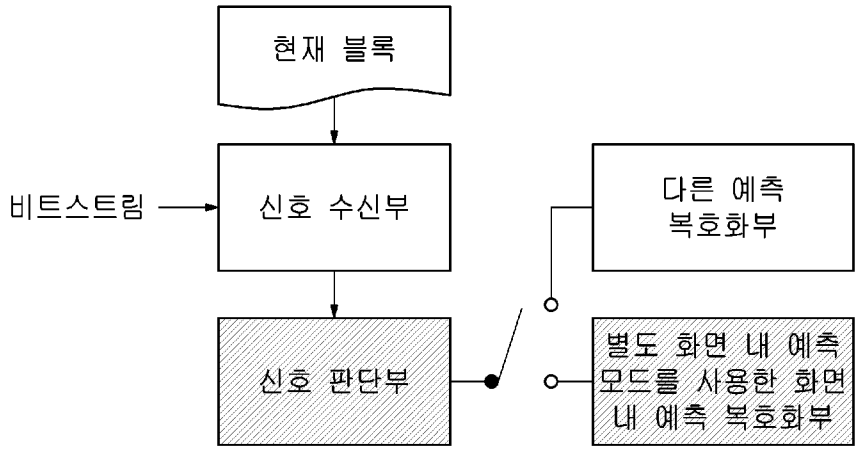
[도33b]


시작
다른 예측 과정 A을 사용하는가?
Y
N
다른 예측 과정 A 사용
멀티 화면 내 예측 모드 관련 신호 수신
화면 내 예측 모드를 멀티 화면 내 예측 모드로 사용하는가?
Y
N
멀티 화면 내 예측 모드 관련 신호 시그널링
다른 예측 과정 B 사용
종료

[도34]

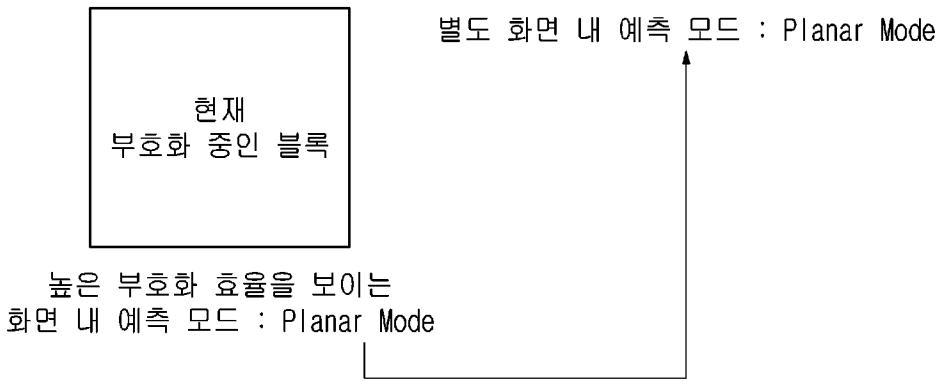


(a) 별도 화면 내 예측 모드를 사용한 부호화 장치

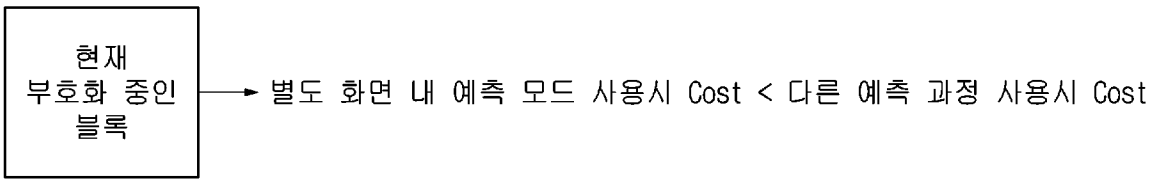


(b) 별도 화면 내 예측 모드를 사용한 복호화 장치

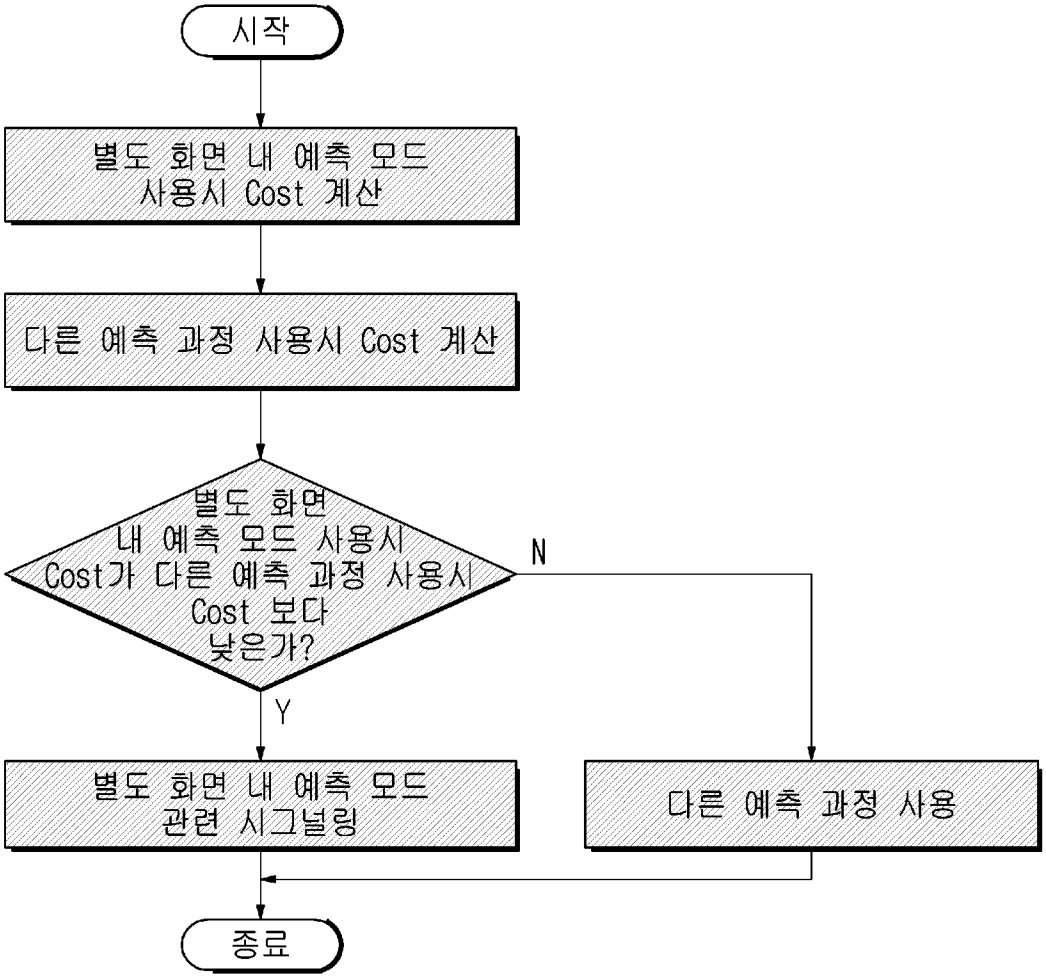
[도35]



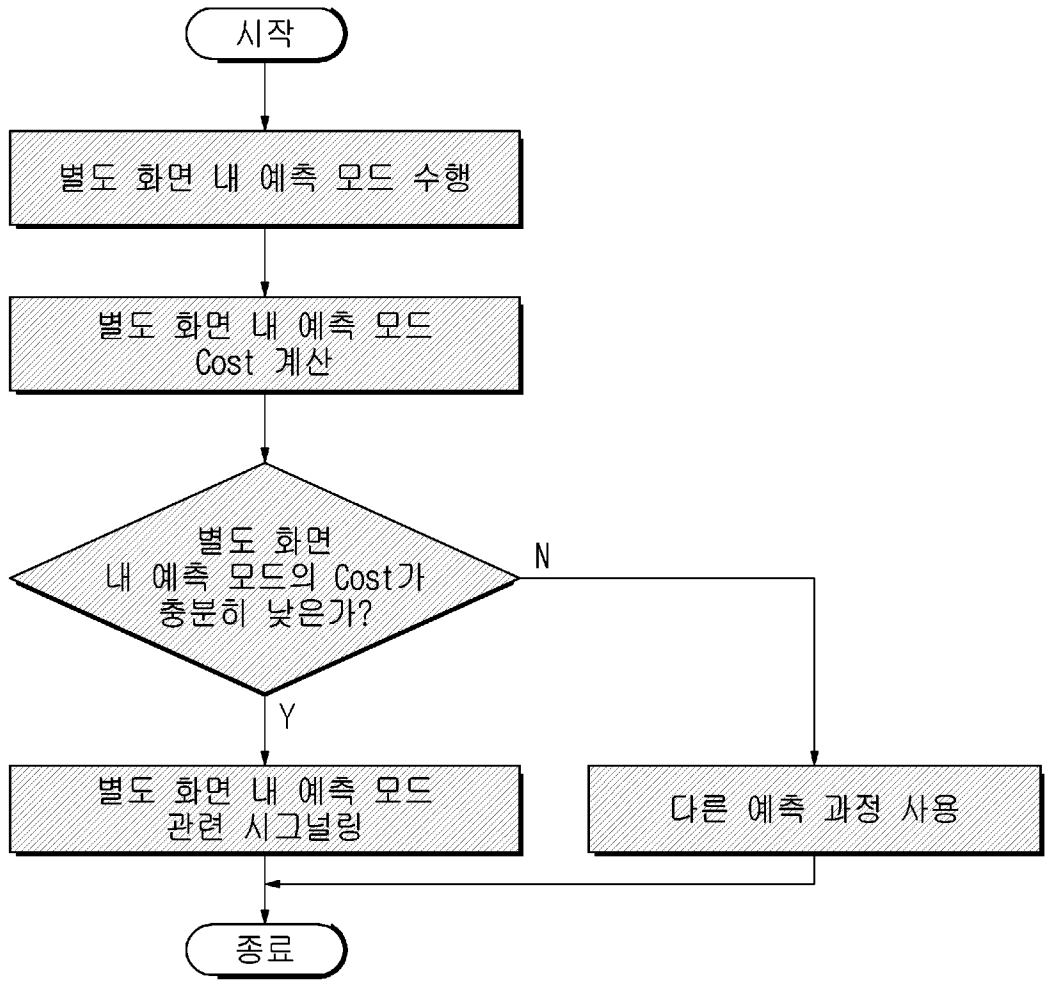
[도36]


현재
부호화 중인
블록
별도 화면 내 예측 모드 사용시 Cost < 다른 예측 과정 사용시 Cost

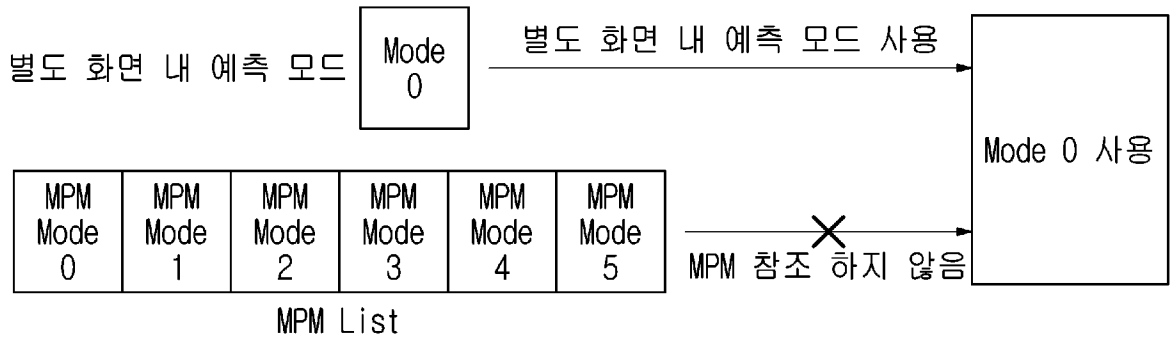
[도37]


시작
별도 화면 내 예측 모드
사용시 Cost 계산
다른 예측 과정 사용시 Cost 계산
별도 화면
내 예측 모드 사용시
Cost가 다른 예측 과정 사용시
Cost 보다
낮은가?
N
Y
별도 화면 내 예측 모드
관련 시그널링
다른 예측 과정 사용
종료

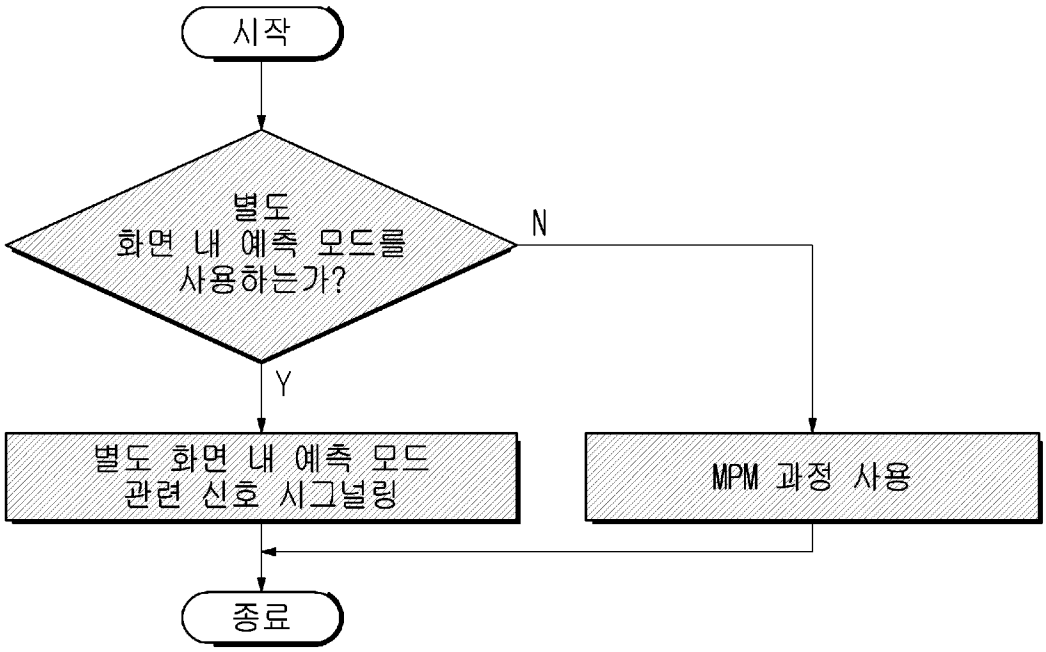
[도38]


시작
별도 화면 내 예측 모드 수행
별도 화면 내 예측 모드 Cost 계산
별도 화면 내 예측 모드의 Cost가 충분히 낮은가?
N
Y
별도 화면 내 예측 모드 관련 시그널링
다른 예측 과정 사용
종료

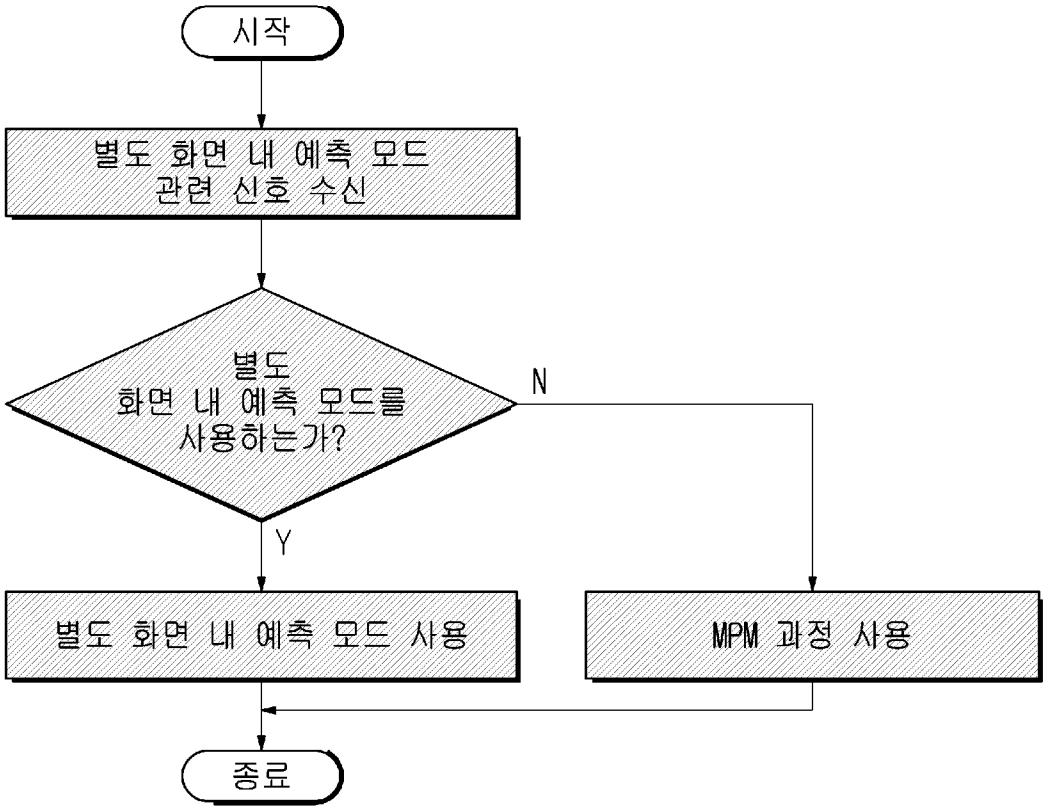
[도39]


별도 화면 내 예측 모드
Mode 0
별도 화면 내 예측 모드 사용
Mode 0 사용
MPM Mode 0
MPM Mode 1
MPM Mode 2
MPM Mode 3
MPM Mode 4
MPM Mode 5
MPM 참조 하지 않음
MPM List

[도40]

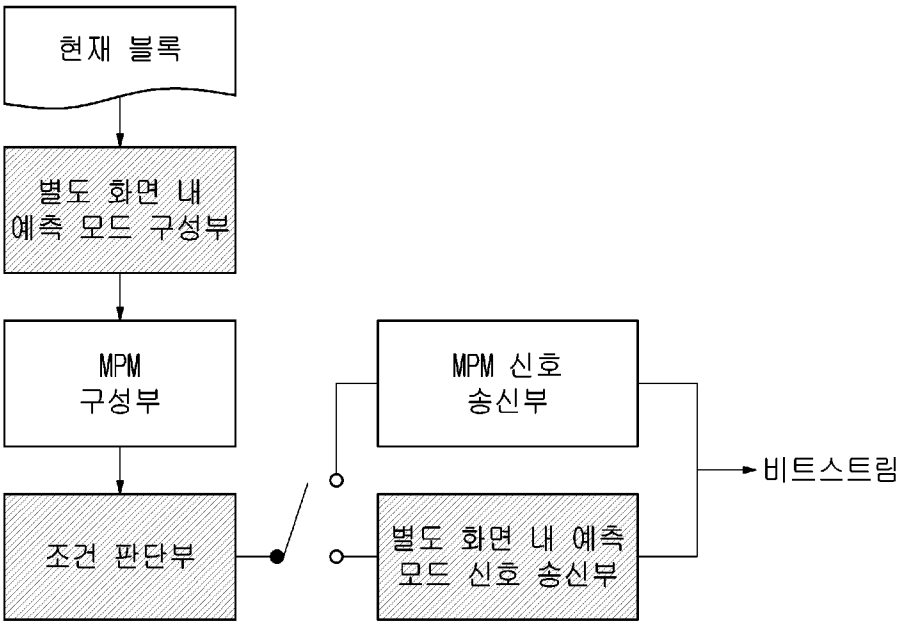


(a) 별도 화면 내 예측 모드를 사용한 경우 부호화기 방법

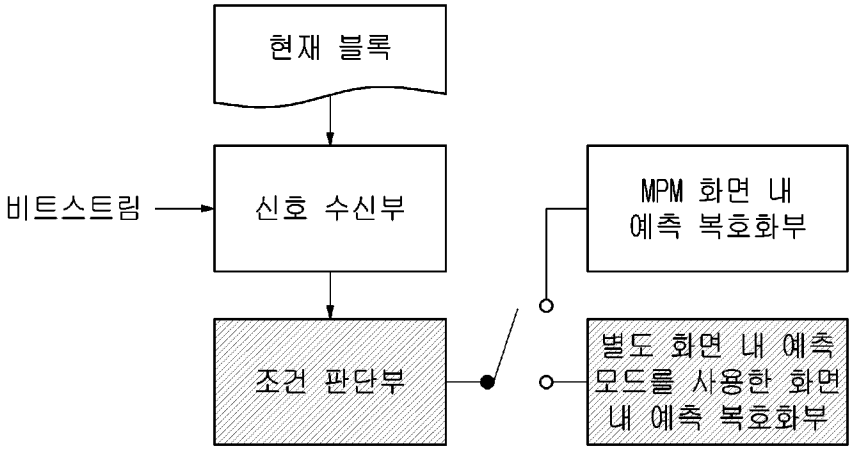


(b) 별도 화면 내 예측 모드를 사용한 경우 복호화기 방법

[도41]

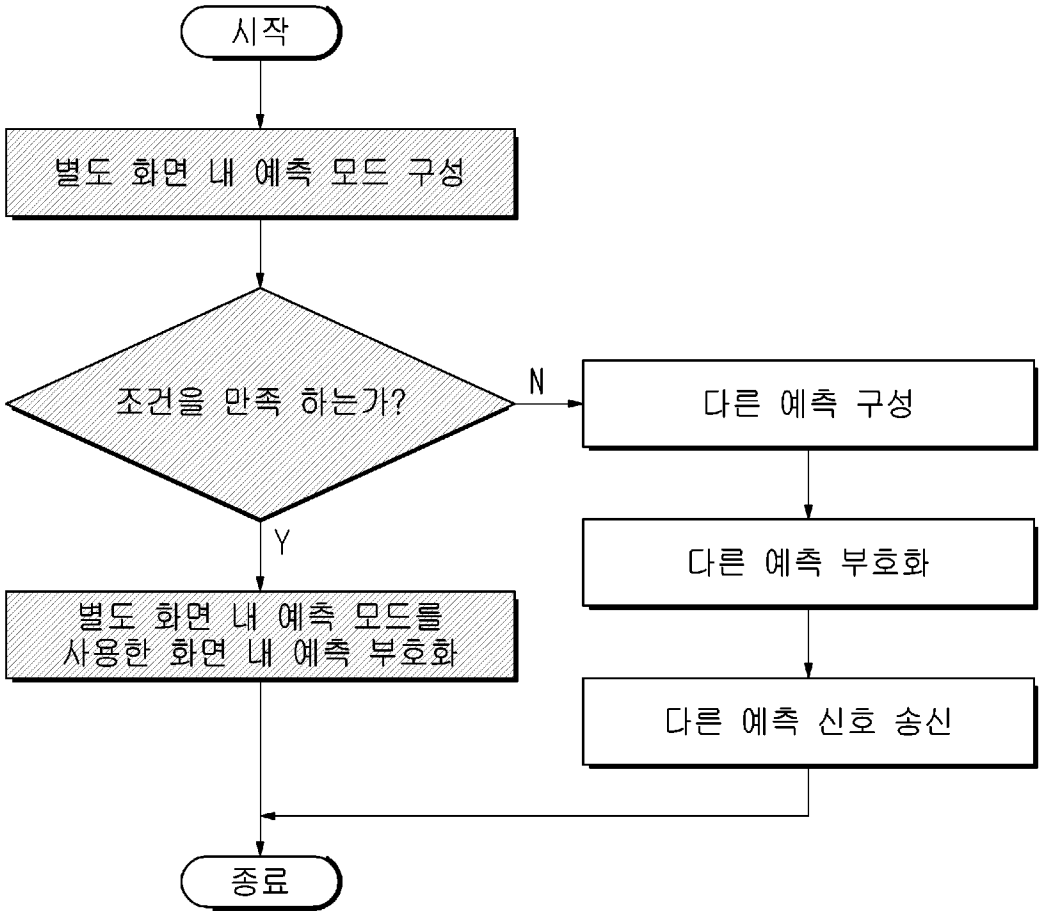


(a) 별도 화면 내 예측 모드를 사용한 부호화 장치

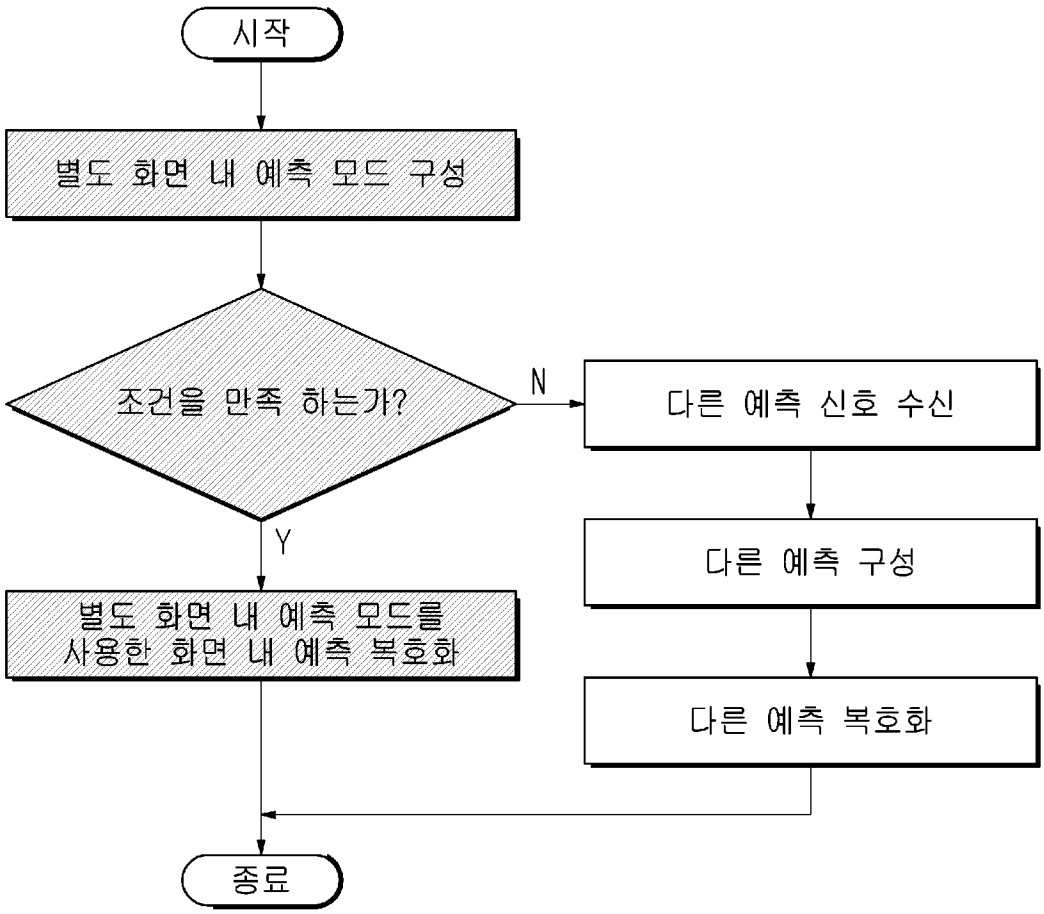


(b) 별도 화면 내 예측 모드를 사용한 복호화 장치

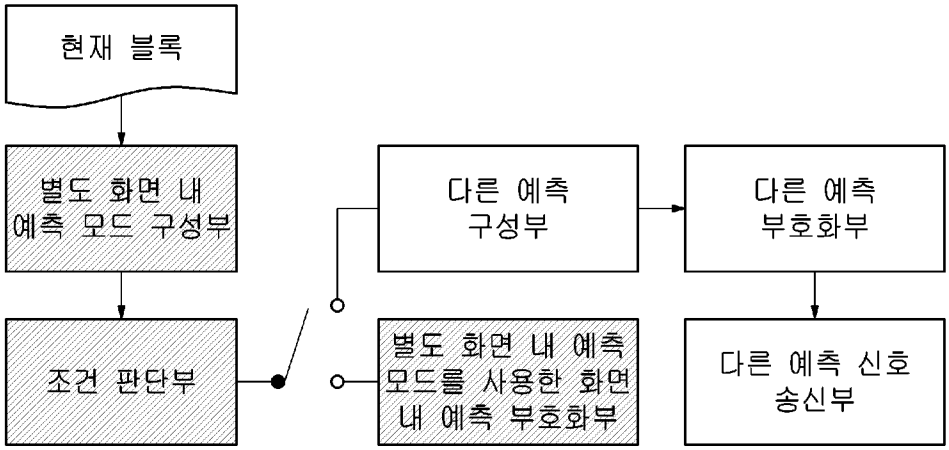
[도42a]


시작
별도 화면 내 예측 모드 구성
조건을 만족 하는가?
N
다른 예측 구성
다른 예측 부호화
다른 예측 신호 송신
Y
별도 화면 내 예측 모드를
사용한 화면 내 예측 부호화
종료

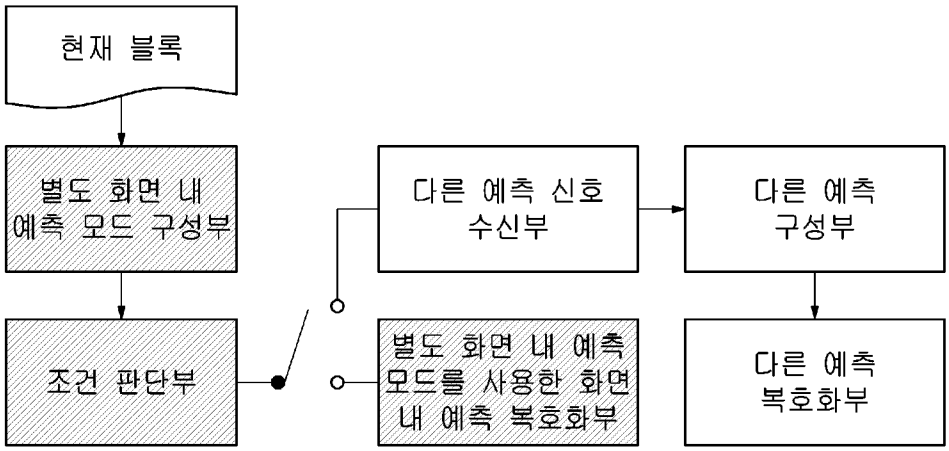
[도42b]


시작
별도 화면 내 예측 모드 구성
조건을 만족 하는가?
N
다른 예측 신호 수신
다른 예측 구성
다른 예측 복호화
Y
별도 화면 내 예측 모드를
사용한 화면 내 예측 복호화
종료

[도43]

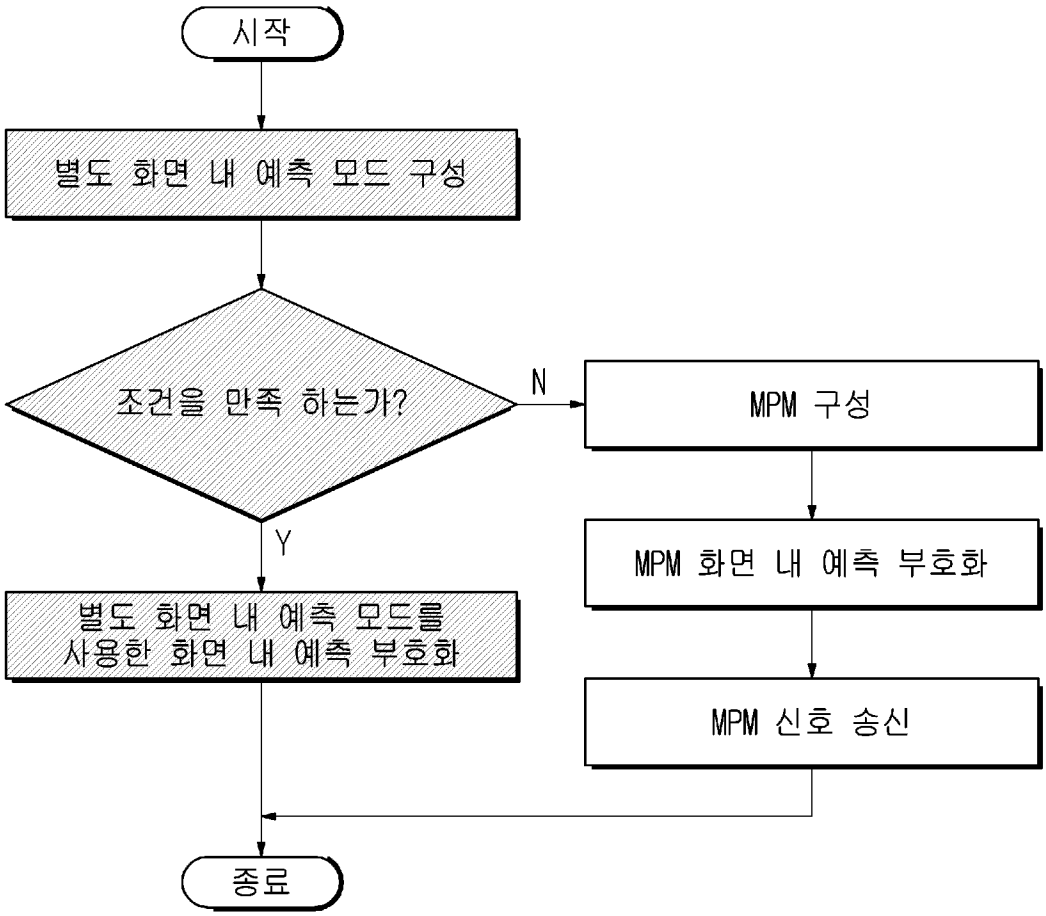


(a) 별도 화면 내 예측 모드를 사용한 부호화 장치

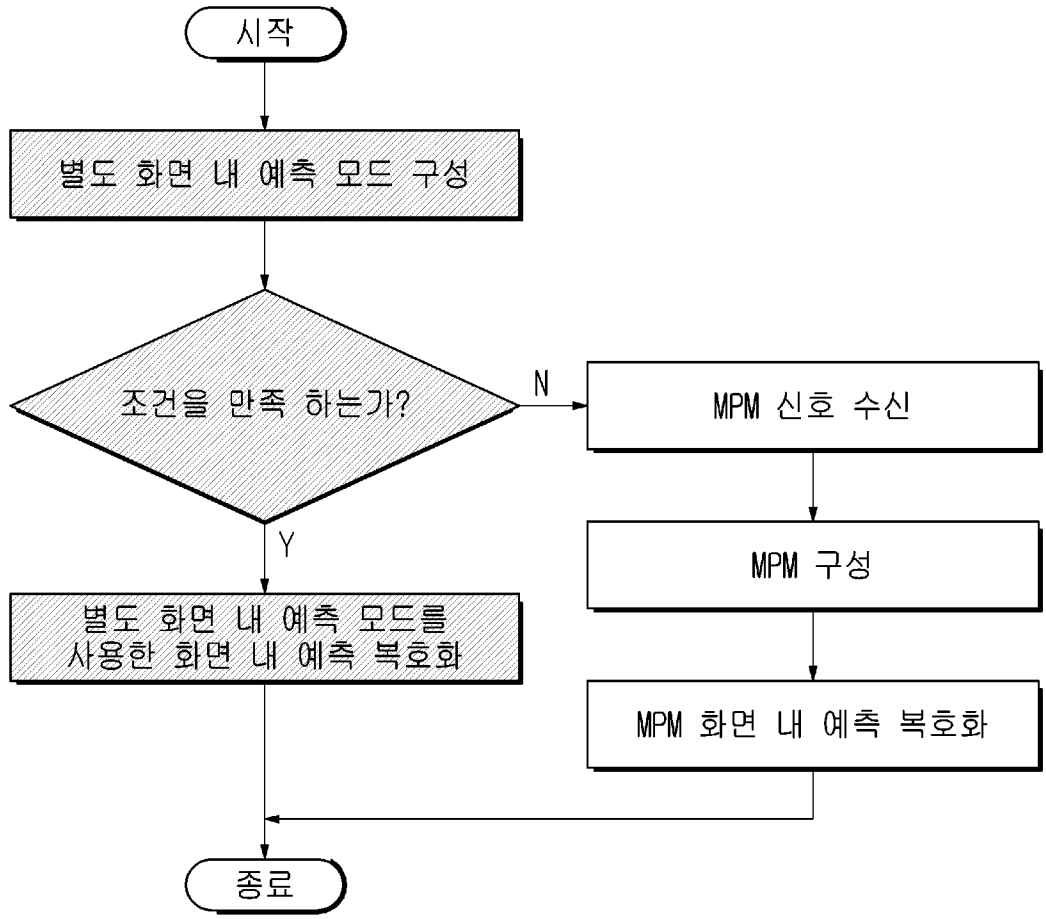


(b) 별도 화면 내 예측 모드를 사용한 복호화 장치

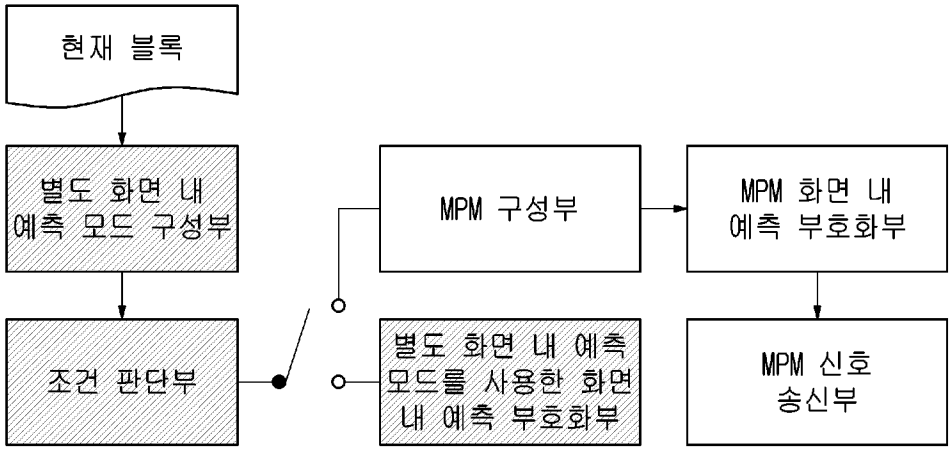
[도44a]


시작
별도 화면 내 예측 모드 구성
조건을 만족 하는가?
N
Y
MPM 구성
MPM 화면 내 예측 부호화
MPM 신호 송신
별도 화면 내 예측 모드를
사용한 화면 내 예측 부호화
종료

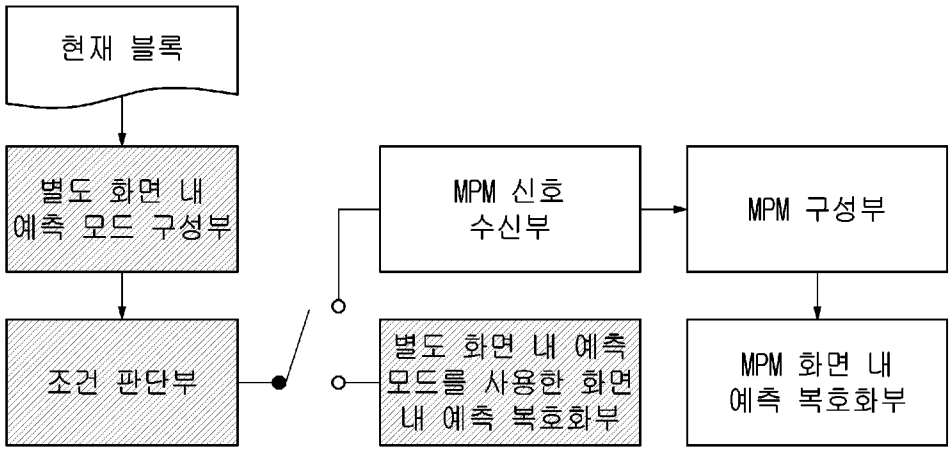
[도44b]


시작
별도 화면 내 예측 모드 구성
조건을 만족 하는가?
N
Y
MPM 신호 수신
MPM 구성
MPM 화면 내 예측 복호화
별도 화면 내 예측 모드를
사용한 화면 내 예측 복호화
종료

[도45]

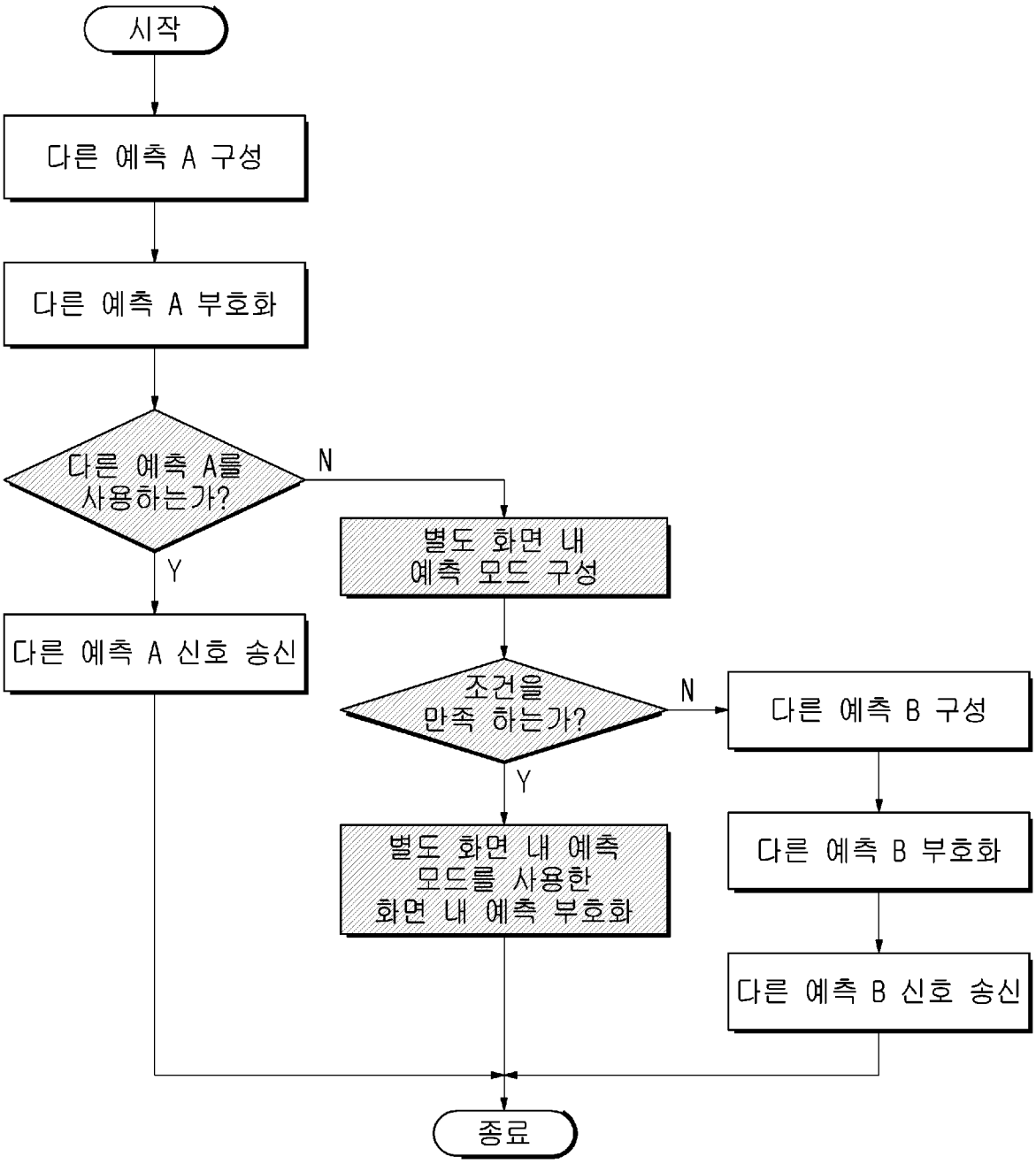


(a) 별도 화면 내 예측 모드를 사용한 부호화 장치

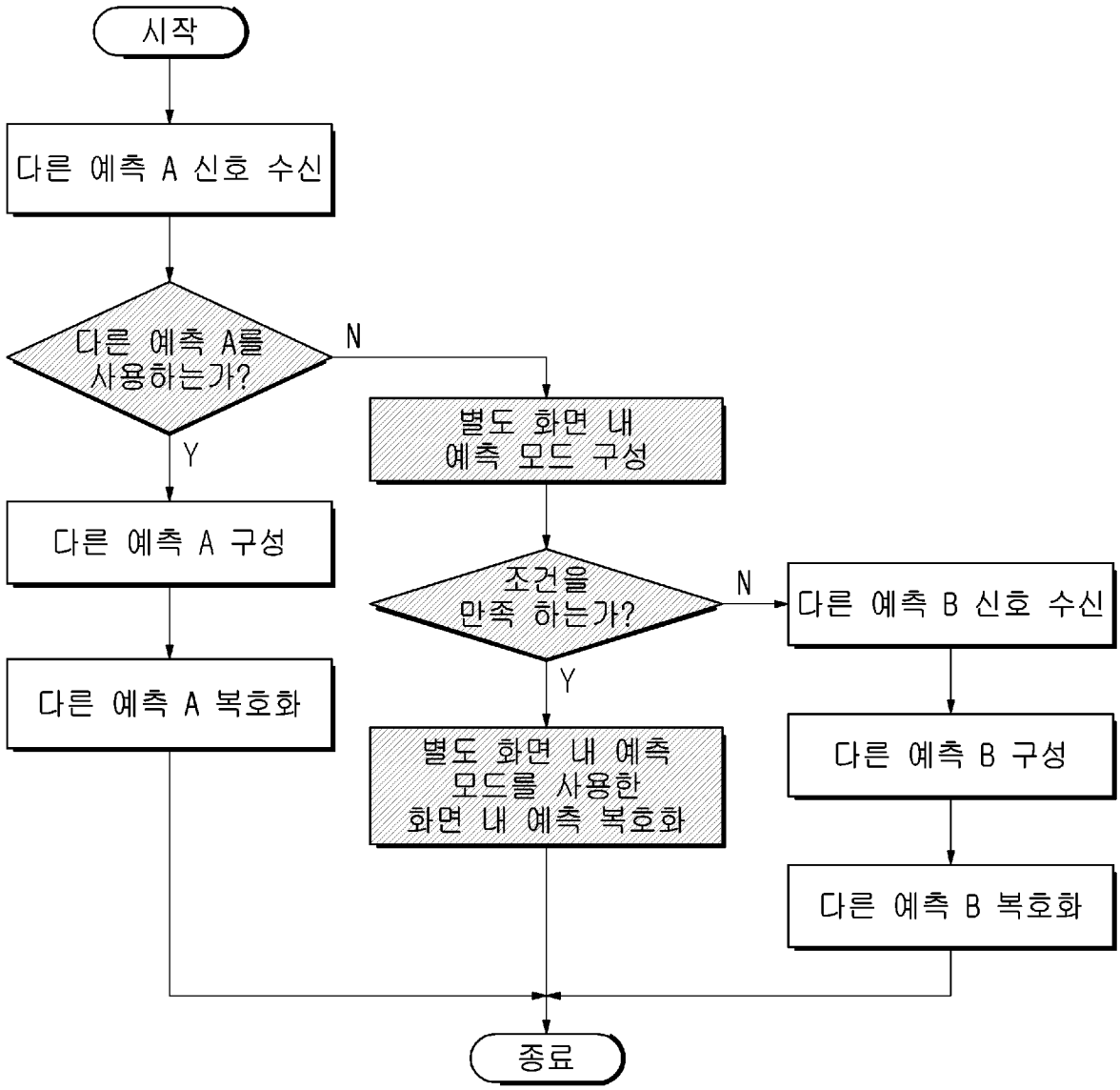


(b) 별도 화면 내 예측 모드를 사용한 복호화 장치

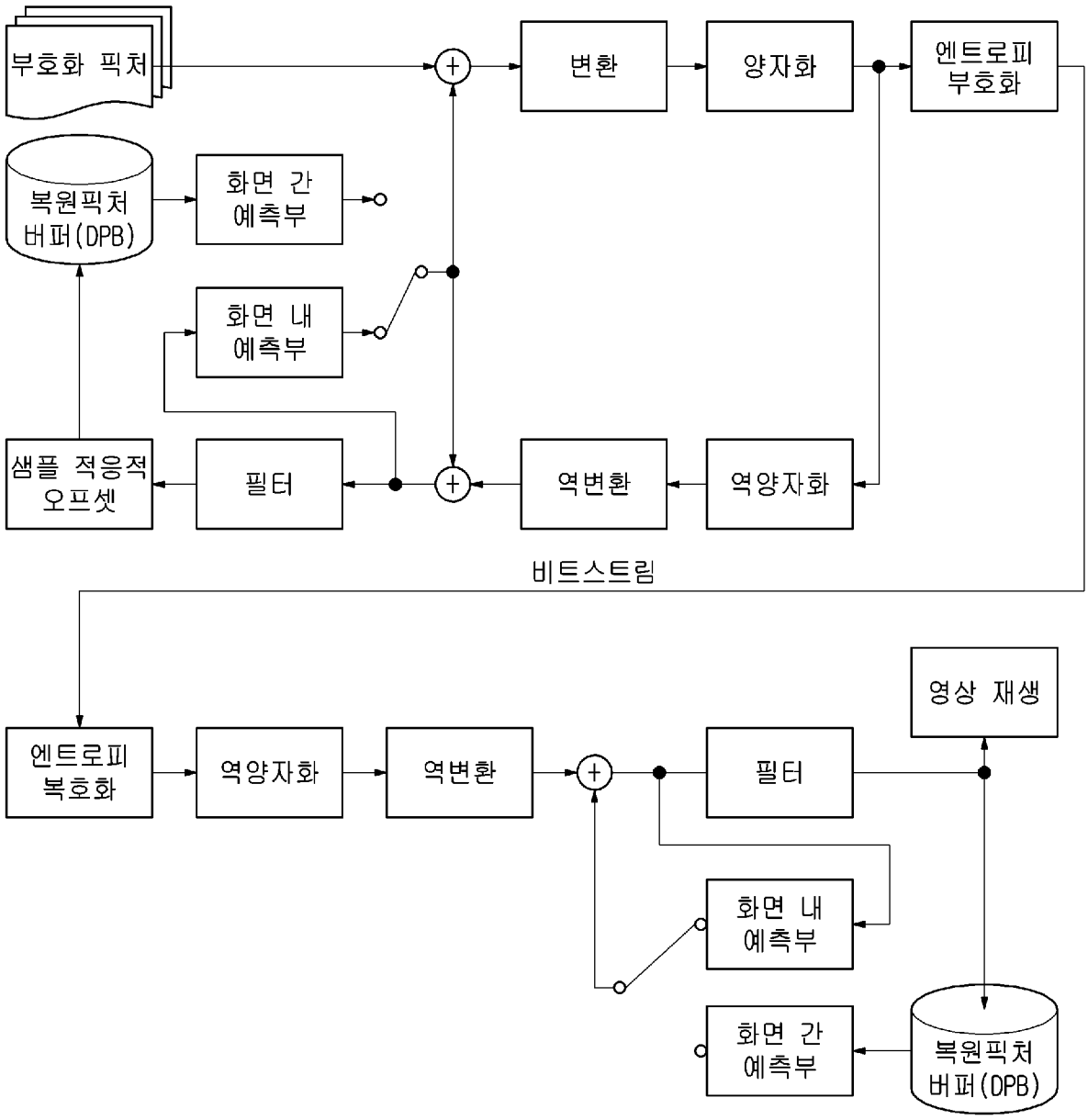
[도46a]


시작
다른 예측 A 구성
다른 예측 A 부호화
다른 예측 A를 사용하는가?
N
Y
다른 예측 A 신호 송신
별도 화면 내 예측 모드 구성
조건을 만족 하는가?
N
Y
다른 예측 B 구성
별도 화면 내 예측 모드를 사용한 화면 내 예측 부호화
다른 예측 B 부호화
다른 예측 B 신호 송신
종료

[도46b]


시작
다른 예측 A 신호 수신
다른 예측 A를 사용하는가?
N
Y
별도 화면 내 예측 모드 구성
다른 예측 A 구성
조건을 만족 하는가?
N
다른 예측 B 신호 수신
다른 예측 A 복호화
Y
별도 화면 내 예측 모드를 사용한 화면 내 예측 복호화
다른 예측 B 구성
다른 예측 B 복호화
종료

[도47]


부호화 픽처
변환
양자화
엔트로피 부호화
복원픽처 버퍼(DPB)
화면 간 예측부
화면 내 예측부
샘플 적응적 오프셋
필터
역변환
역양자화
비트스트림
엔트로피 복호화
역양자화
역변환
필터
영상 재생
화면 내 예측부
화면 간 예측부
복원픽처 버퍼(DPB)

INTERNATIONAL SEARCH REPORT

International application No.
PCT/KR2020/004911

A. CLASSIFICATION OF SUBJECT MATTER

H04N 19/11(2014.01)i, H04N 19/70(2014.01)i, H04N 19/593(2014.01)i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

H04N 19/11; H03M 7/46; H04N 19/107; H04N 19/44; H04N 19/50; H04N 19/59; H04N 19/593; H04N 19/60; H04N 19/70

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched
Korean utility models and applications for utility models: IPC as above
Japanese utility models and applications for utility models: IPC as above

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

eKOMPASS (KIPO internal) & Keywords: size, decoding, mode, current block, intra prediction

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	KR 10-2018-0123674 A (KT CORPORATION) 19 November 2018 See paragraphs [0093]-[0226] and claim 1.	1-6,11-16,20
A		7-10,17-19
A	JP 2018-535609 A (QUALCOMM INC.) 29 November 2018 See claims 1-6.	1-20
A	US 2016-0156933 A1 (GURULOGIC MICROSYSTEMS OY.) 02 June 2016 See paragraphs [0014]-[0047].	1-20
A	KR 10-2014-0062509 A (CANON KABUSHIKI KAISHA) 23 May 2014 See claims 1-10.	1-20
A	KR 10-2014-0124443 A (INTELLECTUAL DISCOVERY CO., LTD.) 27 October 2014 See claims 1-8.	1-20

☐ Further documents are listed in the continuation of Box C.

☒ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search	Date of mailing of the international search report
10 JULY 2020 (10.07.2020)	**13 JULY 2020 (13.07.2020)**

Name and mailing address of the ISA/KR	Authorized officer
Korean Intellectual Property Office Government Complex Daejeon Building 4, 189, Cheongsa-ro, Seo-gu, Daejeon, 35208, Republic of Korea Facsimile No. +82-42-481-8578	Telephone No.

INTERNATIONAL SEARCH REPORT
Information on patent family members

International application No.
PCT/KR2020/004911

Patent document cited in search report	Publication date	Patent family member	Publication date
KR 10-2018-0123674 A	19/11/2018	CN 108886617 A	23/11/2018
		EP 3442232 A1	13/02/2019
		ES 2688624 A2	05/11/2018
		ES 2688624 R1	04/12/2018
		ES 2711189 A2	30/04/2019
		ES 2711189 R1	04/02/2020
		US 2019-0116381 A1	18/04/2019
		WO 2017-176030 A1	12/10/2017
JP 2018-535609 A	29/11/2018	AU 2016-359155 A1	01/06/2017
		AU 2016-359168 A1	26/04/2018
		AU 2016-359171 A1	10/05/2018
		BR 112018010517 A2	13/11/2018
		BR 112018010660 A8	26/02/2019
		BR 112018010664 A2	13/11/2018
		CN 108293112 A	17/07/2018
		CN 108293119 A	17/07/2018
		CN 108293137 A	17/07/2018
		CN 108464002 A	28/08/2018
		EP 3381189 A1	03/10/2018
		EP 3381191 A1	03/10/2018
		JP 2018-535610 A	29/11/2018
		JP 2019-500778 A	10/01/2019
		JP 2019-500779 A	10/01/2019
		KR 10-2018-0084813 A	25/07/2018
		KR 10-2018-0084815 A	25/07/2018
		KR 10-2018-0084816 A	25/07/2018
		KR 10-2048169 B1	22/11/2019
		TW 201722156 A	16/06/2017
		TW 201722157 A	16/06/2017
		TW 201729592 A	16/08/2017
		TW 201729593 A	16/08/2017
		US 10200719 B2	05/02/2019
		US 2017-0150183 A1	25/05/2017
		US 2017-0150186 A1	25/05/2017
		WO 2017-091759 A1	01/06/2017
		WO 2017-091770 A1	01/06/2017
		WO 2017-091773 A1	01/06/2017
		WO 2017-091776 A1	01/06/2017
US 2016-0156933 A1	02/06/2016	CN 105556850 A	04/05/2016
		CN 105556850 B	02/07/2019
		EP 3022845 A1	25/05/2016
		GB 2516425 A	28/01/2015
		GB 2516425 B	30/12/2015
		JP 2016-524406 A	12/08/2016
		JP 6431531 B2	28/11/2018
		US 10244260 B2	26/03/2019
		WO 2015-007389 A1	22/01/2015

INTERNATIONAL SEARCH REPORT
Information on patent family members

International application No.
PCT/KR2020/004911

Patent document cited in search report	Publication date	Patent family member	Publication date
KR 10-2014-0062509 A	23/05/2014	BR 112014005323 A2	28/03/2017
		CN 103797800 A	14/05/2014
		CN 108632617 A	09/10/2018
		CN 108632626 A	09/10/2018
		CN 108848387 A	20/11/2018
		EP 2756675 A1	23/07/2014
		EP 2756675 B1	03/04/2019
		EP 3518540 A1	31/07/2019
		GB 2494468 A	13/03/2013
		GB 2494468 B	15/01/2014
		IN 2461CHN2014 A	07/08/2015
		JP 2014-529250 A	30/10/2014
		JP 2017-143570 A	17/08/2017
		JP 2019-106717 A	27/06/2019
		JP 6129178 B2	17/05/2017
		JP 6513120 B2	15/05/2019
		KR 10-1903101 B1	01/10/2018
		KR 10-2052291 B1	08/01/2020
		KR 10-2052292 B1	04/12/2019
		KR 10-2068921 B1	21/01/2020
		RU 2014114449 A	20/10/2015
		RU 2016102177 A	02/08/2017
		RU 2575992 C2	27/02/2016
		RU 2696252 C1	01/08/2019
		US 10264253 B2	16/04/2019
		US 10666938 B2	26/05/2020
		US 10687057 B2	16/06/2020
		US 2019-0208193 A1	04/07/2019
		US 2019-0208194 A1	04/07/2019
		US 9930332 B2	27/03/2018
		WO 2013-037489 A1	21/03/2013
KR 10-2014-0124443 A	27/10/2014	None	

국 제 조 사 보 고 서

국제출원번호
PCT/KR2020/004911

A. 발명이 속하는 기술분류(국제특허분류(IPC))

H04N 19/11(2014.01)i, H04N 19/70(2014.01)i, H04N 19/593(2014.01)i

B. 조사된 분야

조사된 최소문헌(국제특허분류를 기재)

H04N 19/11; H03M 7/46; H04N 19/107; H04N 19/44; H04N 19/50; H04N 19/59; H04N 19/593; H04N 19/60; H04N 19/70

조사된 기술분야에 속하는 최소문헌 이외의 문헌

한국등록실용신안공보 및 한국공개실용신안공보: 조사된 최소문헌란에 기재된 IPC

일본등록실용신안공보 및 일본공개실용신안공보: 조사된 최소문헌란에 기재된 IPC

국제조사에 이용된 전산 데이터베이스(데이터베이스의 명칭 및 검색어(해당하는 경우))

eKOMPASS(특허청 내부 검색시스템) & 키워드: 크기 (size), 복호화 (decoding), 모드 (mode), 현재 블록 (current block), 인트라 예측 (intra prediction)

C. 관련 문헌

카테고리*	인용문헌명 및 관련 구절(해당하는 경우)의 기재	관련 청구항
X	KR 10-2018-0123674 A (주식회사 케이티) 2018.11.19 단락 [0093]-[0226] 및 청구항 1	1-6,11-16,20
A		7-10,17-19
A	JP 2018-535609 A (QUALCOMM INC.) 2018.11.29 청구항 1-6	1-20
A	US 2016-0156933 A1 (GURULOGIC MICROSYSTEMS OY) 2016.06.02 단락 [0014]-[0047]	1-20
A	KR 10-2014-0062509 A (캐논 가부시끼가이샤) 2014.05.23 청구항 1-10	1-20
A	KR 10-2014-0124443 A (인텔렉추얼디스커버리 주식회사) 2014.10.27 청구항 1-8	1-20

☐ 추가 문헌이 C(계속)에 기재되어 있습니다.

☒ 대응특허에 관한 별지를 참조하십시오.

* 인용된 문헌의 특별 카테고리:

"A" 특별히 관련이 없는 것으로 보이는 일반적인 기술수준을 정의한 문헌

"D" 본 국제출원에서 출원인이 인용한 문헌

"E" 국제출원일보다 빠른 출원일 또는 우선일을 가지나 국제출원일 이후에 공개된 선출원 또는 특허 문헌

"L" 우선권 주장에 의문을 제기하는 문헌 또는 다른 인용문헌의 공개일 또는 다른 특별한 이유(이유를 명시)를 밝히기 위하여 인용된 문헌

"O" 구두 개시, 사용, 전시 또는 기타 수단을 언급하고 있는 문헌

"P" 우선일 이후에 공개되었으나 국제출원일 이전에 공개된 문헌

"T" 국제출원일 또는 우선일 후에 공개된 문헌으로, 출원과 상충하지 않으며 발명의 기초가 되는 원리나 이론을 이해하기 위해 인용된 문헌

"X" 특별한 관련이 있는 문헌. 해당 문헌 하나만으로 청구된 발명의 신규성 또는 진보성이 없는 것으로 본다.

"Y" 특별한 관련이 있는 문헌. 해당 문헌이 하나 이상의 다른 문헌과 조합하는 경우로 그 조합이 당업자에게 자명한 경우 청구된 발명은 진보성이 없는 것으로 본다.

"&" 동일한 대응특허문헌에 속하는 문헌

국제조사의 실제 완료일	국제조사보고서 발송일
2020년 07월 10일 (10.07.2020)	2020년 07월 13일 (13.07.2020)

ISA/KR의 명칭 및 우편주소
대한민국 특허청
(35208) 대전광역시 서구 청사로 189, 4동 (둔산동, 정부대전청사)
팩스 번호 +82-42-481-8578

심사관
양정록
전화번호 +82-42-481-5709

국제조사보고서
대응특허에 관한 정보

국제출원번호
PCT/KR2020/004911

국제조사보고서에서 인용된 특허문헌	공개일	대응특허문헌	공개일
KR 10-2018-0123674 A	2018/11/19	CN 108886617 A	2018/11/23
		EP 3442232 A1	2019/02/13
		ES 2688624 A2	2018/11/05
		ES 2688624 R1	2018/12/04
		ES 2711189 A2	2019/04/30
		ES 2711189 R1	2020/02/04
		US 2019-0116381 A1	2019/04/18
		WO 2017-176030 A1	2017/10/12
JP 2018-535609 A	2018/11/29	AU 2016-359155 A1	2017/06/01
		AU 2016-359168 A1	2018/04/26
		AU 2016-359171 A1	2018/05/10
		BR 112018010517 A2	2018/11/13
		BR 112018010660 A8	2019/02/26
		BR 112018010664 A2	2018/11/13
		CN 108293112 A	2018/07/17
		CN 108293119 A	2018/07/17
		CN 108293137 A	2018/07/17
		CN 108464002 A	2018/08/28
		EP 3381189 A1	2018/10/03
		EP 3381191 A1	2018/10/03
		JP 2018-535610 A	2018/11/29
		JP 2019-500778 A	2019/01/10
		JP 2019-500779 A	2019/01/10
		KR 10-2018-0084813 A	2018/07/25
		KR 10-2018-0084815 A	2018/07/25
		KR 10-2018-0084816 A	2018/07/25
		KR 10-2048169 B1	2019/11/22
		TW 201722156 A	2017/06/16
		TW 201722157 A	2017/06/16
		TW 201729592 A	2017/08/16
		TW 201729593 A	2017/08/16
		US 10200719 B2	2019/02/05
		US 2017-0150183 A1	2017/05/25
		US 2017-0150186 A1	2017/05/25
		WO 2017-091759 A1	2017/06/01
		WO 2017-091770 A1	2017/06/01
		WO 2017-091773 A1	2017/06/01
		WO 2017-091776 A1	2017/06/01
US 2016-0156933 A1	2016/06/02	CN 105556850 A	2016/05/04
		CN 105556850 B	2019/07/02
		EP 3022845 A1	2016/05/25
		GB 2516425 A	2015/01/28
		GB 2516425 B	2015/12/30
		JP 2016-524406 A	2016/08/12
		JP 6431531 B2	2018/11/28
		US 10244260 B2	2019/03/26
		WO 2015-007389 A1	2015/01/22

국제조사보고서
대응특허에 관한 정보

국제출원번호
PCT/KR2020/004911

국제조사보고서에서 인용된 특허문헌	공개일	대응특허문헌	공개일
KR 10-2014-0062509 A	2014/05/23	BR 112014005323 A2	2017/03/28
		CN 103797800 A	2014/05/14
		CN 108632617 A	2018/10/09
		CN 108632626 A	2018/10/09
		CN 108848387 A	2018/11/20
		EP 2756675 A1	2014/07/23
		EP 2756675 B1	2019/04/03
		EP 3518540 A1	2019/07/31
		GB 2494468 A	2013/03/13
		GB 2494468 B	2014/01/15
		IN 2461CHN2014 A	2015/08/07
		JP 2014-529250 A	2014/10/30
		JP 2017-143570 A	2017/08/17
		JP 2019-106717 A	2019/06/27
		JP 6129178 B2	2017/05/17
		JP 6513120 B2	2019/05/15
		KR 10-1903101 B1	2018/10/01
		KR 10-2052291 B1	2020/01/08
		KR 10-2052292 B1	2019/12/04
		KR 10-2068921 B1	2020/01/21
		RU 2014114449 A	2015/10/20
		RU 2016102177 A	2017/08/02
		RU 2575992 C2	2016/02/27
		RU 2696252 C1	2019/08/01
		US 10264253 B2	2019/04/16
		US 10666938 B2	2020/05/26
		US 10687057 B2	2020/06/16
		US 2019-0208193 A1	2019/07/04
		US 2019-0208194 A1	2019/07/04
		US 9930332 B2	2018/03/27
		WO 2013-037489 A1	2013/03/21
KR 10-2014-0124443 A	2014/10/27	없음	