

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局

(43) 国际公布日
2018 年 8 月 30 日 (30.08.2018)



(10) 国际公布号
WO 2018/152893 A1

(51) 国际专利分类号:
G09G 3/3233 (2016.01)

(21) 国际申请号: PCT/CN2017/076778

(22) 国际申请日: 2017 年 3 月 15 日 (15.03.2017)

(25) 申请语言: 中文

(26) 公布语言: 中文

(30) 优先权:
201710104522.X 2017年2月24日 (24.02.2017) CN

(71) 申请人: 深圳市华星光电半导体显示技术有限公司(SHENZHEN CHINA STAR OPTOELECTRONICS SEMICONDUCTOR DISPLAY TECHNOLOGY CO., LTD.) [CN/CN]; 中国广东省深圳市光明新区公明街道塘明大道9-2号, Guangdong 518132 (CN)。

(72) 发明人: 邝继木 (KUANG, Jimu); 中国广东省深圳市光明新区塘明大道 9-2 号, Guangdong 518132 (CN)。

(74) 代理人: 深圳市德力知识产权代理事务所(COMIPS INTELLECTUAL PROPERTY OFFICE); 中国广东省深圳市福田区上步中路深勘大厦 15E, Guangdong 518028 (CN)。

(81) 指定国(除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT,

(54) Title: OLED PIXEL DRIVE CIRCUIT AND OLED DISPLAY DEVICE

(54) 发明名称: OLED像素驱动电路及OLED显示装置

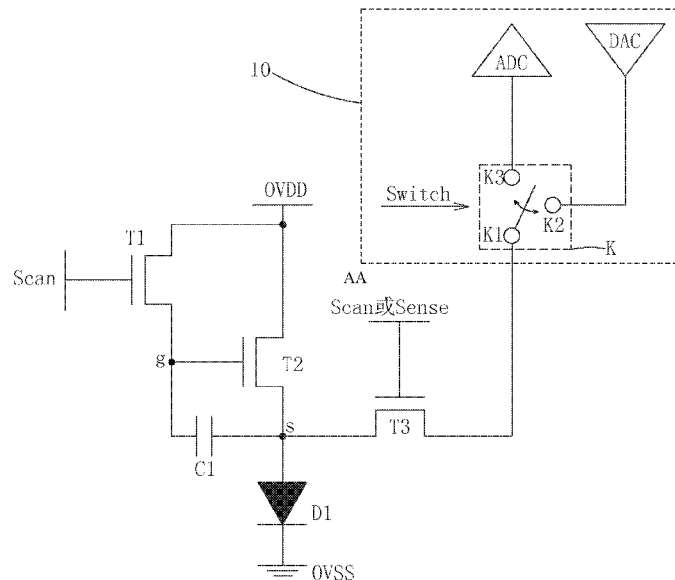


图3

AA Scan or Sense

(57) Abstract: An OLED pixel drive circuit and an OLED display device. The OLED pixel drive circuit is added with a third thin-film transistor (T3) and a changeover switch (K) based on a 2T1C (two transistors and one capacitor) structure; a first pin (K1) of the changeover switch (K) is electrically connected to a drain of the third thin-film transistor (T3), a second pin (K2) is electrically connected to a digital-analog converter (DAC), and a third pin (K3) is electrically connected to an analog-digital converter (ADC); the changeover switch (K) is controlled by means of a switch signal (Switch) to switch on the first pin (K1) and the second pin (K2) to enter a display



WO 2018/152893 A1

QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM,
ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, ZA, ZM, ZW。

(84) 指定国 (除另有指明, 要求每一种可提供的地区
保护): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ,
NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM,
AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG,
CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU,
IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT,
RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI,
CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布:

— 包括国际检索报告 (条约第21条(3))。

mode, and the changeover switch (K) is controlled by means of the switch signal (Switch) to switch on the first pin (K1) and the third pin (K3) to enter a sensing mode, so that the ADC senses a threshold voltage (V_{th}) of a second thin-film transistor (T2), and the voltage is used to compensate data in the display mode after analog-digital conversion. The OLED pixel drive circuit not only has a compensating function, but also can increase the pixel aperture ratio and reduce the manufacturing cost.

(57) 摘要: 一种OLED像素驱动电路及OLED显示装置。该OLED像素驱动电路在2T1C结构的基础上增加第三薄膜晶体管(T3)并设置切换开关(K), 切换开关(K)的第一引脚(K1)电性连接第三薄膜晶体管(T3)的漏极, 第二引脚(K2)电性连接数模转换器(DAC), 第三引脚(K3)电性连接模数转换器(ADC), 通过切换信号(Switch)控制切换开关(K)接通第一引脚(K1)与第二引脚(K2)进入显示模式, 通过切换信号(Switch)控制切换开关(K)接通第一引脚(K1)与第三引脚(K3)进入感测模式, 使得模数转换器(ADC)感测到第二薄膜晶体管(T2)的阈值电压(V_{th}), 经模数转换后用于显示模式下的数据补偿, 不仅具有补偿功能, 还能够提高像素的开口率, 降低制造成本。

OLED 像素驱动电路及 OLED 显示装置

技术领域

5 本发明涉及显示技术领域,尤其涉及一种 OLED 像素驱动电路及 OLED 显示装置。

背景技术

有机发光二极管 (Organic Light Emitting Display, OLED) 显示装置具有自发光、驱动电压低、发光效率高、响应时间短、清晰度与对比度高、
10 近 180°视角、使用温度范围宽,可实现柔性显示与大面积全色显示等诸多优点,被业界公认为是最有发展潜力的显示装置。

OLED 是电流驱动器件,当有电流流经有机发光二极管时,有机发光二极管发光,且发光亮度由流经有机发光二极管自身的电流决定。大部分已有的集成电路 (Integrated Circuit, IC) 都只传输电压信号,故 OLED 的
15 像素驱动电路需要完成将电压信号转变为电流信号的任务。传统的 OLED 像素驱动电路通常为 2T1C,即两个薄膜晶体管加一个电容的结构,将电压变换为电流。

如图 1 所示,传统的用于 OLED 的 2T1C 像素驱动电路包括:第一薄膜晶体管 T10、第二薄膜晶体管 T20、及电容 C10,所述第一薄膜晶体管
20 T10 为开关薄膜晶体管,所述第二薄膜晶体管 T20 为驱动薄膜晶体管,所述电容 C10 为存储电容。具体地,第一薄膜晶体管 T10 的栅极接入扫描信号 Scan,漏极接入数据信号 Data,源极与第二薄膜晶体管 T20 的栅极、及电容 C10 的一端电性连接;所述第二薄膜晶体管 T20 的漏极接入电源电压 OVDD,源极电性连接有机发光二极管 D10 的阳极;有机发光二极管 D10
25 的阴极接入公共接地电压 OVSS;电容 C10 的一端电性连接第二薄膜晶体管 T20 的栅极,另一端电性连接第二薄膜晶体管 T20 的源极。OLED 显示时,扫描信号 Scan 控制第一薄膜晶体管 T10 导通,数据信号 Data 经过第一薄膜晶体管 T10 进入到第二薄膜晶体管 T20 的栅极及电容 C10,然后第一薄膜晶体管 T10 截止,由于电容 C10 的存储作用,第二薄膜晶体管 T20
30 的栅极电压仍可继续保持数据信号电压,使得第二薄膜晶体管 T20 处于导通状态,驱动电流通过第二薄膜晶体管 T20 进入有机发光二极管 D10,驱动有机发光二极管 D10 发光。

根据计算流经驱动薄膜晶体管及有机发光二极管电流的公式:

$$I_{\text{OLED}} = K \times (V_{\text{gs}} - V_{\text{th}})^2$$

其中： I_{OLED} 代表流经驱动薄膜晶体管及有机发光二极管的电流， K 为驱动薄膜晶体管的本征导电因子， V_{gs} 代表驱动薄膜晶体管的栅极与源极之间的电压差， V_{th} 代表驱动薄膜晶体管的阈值电压。可见， I_{OLED} 的大小与驱动薄膜晶体管的阈值电压 V_{th} 有关。

上述传统的 OLED 像素驱动电路的结构较简单，不具有补偿功能，所以存在很多缺陷，其中比较明显的是：由于薄膜晶体管制造过程中的非均匀性，OLED 显示装置内每个像素的驱动薄膜晶体管的阈值电压不一致；又因为长时间工作会使驱动薄膜晶体管的材料老化，导致驱动薄膜晶体管的阈值电压漂移，会造成显示不均匀的现象。

图 2 所示为现有的一种具有补偿功能的 3T1C 结构的 OLED 像素驱动电路，在图 1 所示传统的 OLED 像素驱动电路的基础上增加了第三薄膜晶体管 T30，该第三薄膜晶体管 T30 的栅极接入感测控制信号 Sense，源极电性连接第二薄膜晶体管 T20 的源极，漏极电性连接模数转换器 ADC 并接入参考电压信号 Vref，数据信号 Data 由数模转换器 DAC 提供。该 3T1C 结构的 OLED 像素驱动电路能感测到驱动薄膜晶体管的阈值电压 V_{th} ，并把 V_{th} 值补偿至数据信号 Data 中，这样能消除驱动薄膜晶体管的阈值电压 V_{th} 对流经有机发光二极管的电流 I_{OLED} 的影响，从而使显示均匀，提高图像质量。但是该 3T1C 结构的 OLED 像素驱动电路的缺点有：

1、参考电压信号 Vref 为各像素提供参考电压，其走线致使像素的开口率降低。

2、参考电压信号 Vref 的产生使驱动 IC 的通道数量增加，制造成本增加。

发明内容

本发明的目的在于提供一种 OLED 像素驱动电路，不仅具有补偿功能，能够消除驱动薄膜晶体管的阈值电压对流经有机发光二极管的电流的影响，提高显示均匀性，还能够提高像素的开口率，降低制造成本。

本发明的另一目的在于提供一种 OLED 显示装置，其像素驱动电路具有补偿功能，显示均匀性较好，像素开口率较高，制造成本较低。

为实现上述目的，本发明首先提供一种 OLED 像素驱动电路，包括第一薄膜晶体管、第二薄膜晶体管、第三薄膜晶体管、电容、有机发光二极管、以及设置在驱动 IC 内的切换开关、数模转换器、与模数转换器；该 OLED 像素驱动电路的工作状态包括显示模式和感测模式；

所述切换开关受切换信号控制，包括第一引脚、第二引脚、及第三引脚；

所述第一薄膜晶体管的栅极接入扫描信号，漏极接入电源电压，源极与第二薄膜晶体管的栅极、及电容的一端电性连接；所述第二薄膜晶体管的漏极接入电源电压，源极电性连接有机发光二极管的阳极；有机发光二极管的阴极接入公共接地电压；电容的另一端电性连接第二薄膜晶体管的源极；第三薄膜晶体管的栅极在显示模式下接入扫描信号、在感测模式下接入感测控制信号，源极电性连接第二薄膜晶体管的源极，漏极电性连接切换开关的第一引脚；

切换开关的第二引脚电性连接数模转换器，第三引脚电性连接模数转换器；

在显示模式下，切换信号控制切换开关接通第一引脚与第二引脚，数模转换器提供数据信号；在感测模式下，数模转换器先提供一低电位信号，然后切换信号控制切换开关接通第一引脚与第三引脚，使得模数转换器感测到第二薄膜晶体管的阈值电压。

所述数据信号的电位不高于有机发光二极管的阈值电压，所述电源电压高于有机发光二极管的阈值电压与第二薄膜晶体管的阈值电压之和。

所述有机发光二极管的阈值电压为 10V。

在显示模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述公共接地电压始终为低电位；所述数据信号自扫描信号的高电位脉冲的上升沿开始持续为高电位；

在感测模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述感测控制信号先提供一与扫描信号的高电位脉冲同步的高电位脉冲，再保持低电位。

在感测模式下：所述公共接地电压先提供一与感测控制信号的高电位脉冲同步的高电位脉冲，再保持低电位。

本发明还提供一种 OLED 显示装置，包括 OLED 像素驱动电路，所述 OLED 像素驱动电路包括第一薄膜晶体管、第二薄膜晶体管、第三薄膜晶体管、电容、有机发光二极管、以及设置在驱动 IC 内的切换开关、数模转换器、与模数转换器；该 OLED 像素驱动电路的工作状态包括显示模式和感测模式；

所述切换开关受切换信号控制，包括第一引脚、第二引脚、及第三引脚；

所述第一薄膜晶体管的栅极接入扫描信号，漏极接入电源电压，源极

与第二薄膜晶体管的栅极、及电容的一端电性连接；所述第二薄膜晶体管的漏极接入电源电压，源极电性连接有机发光二极管的阳极；有机发光二极管的阴极接入公共接地电压；电容的另一端电性连接第二薄膜晶体管的源极；第三薄膜晶体管的栅极在显示模式下接入扫描信号、在感测模式下接入感测控制信号，源极电性连接第二薄膜晶体管的源极，漏极电性连接切换开关的第一引脚；

切换开关的第二引脚电性连接数模转换器，第三引脚电性连接模数转换器；

在显示模式下，切换信号控制切换开关接通第一引脚与第二引脚，数模转换器提供数据信号；在感测模式下，数模转换器先提供一低电位信号，然后切换信号控制切换开关接通第一引脚与第三引脚，使得模数转换器感测到第二薄膜晶体管的阈值电压。

所述数据信号的电位不高于有机发光二极管的阈值电压，所述电源电压高于有机发光二极管的阈值电压与第二薄膜晶体管的阈值电压之和。

所述有机发光二极管的阈值电压为 10V。

在显示模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述公共接地电压始终为低电位；所述数据信号自扫描信号的高电位脉冲的上升沿开始持续为高电位；

在感测模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述感测控制信号先提供一与扫描信号的高电位脉冲同步的高电位脉冲，再保持低电位。

在感测模式下：所述公共接地电压先提供一与感测控制信号的高电位脉冲同步的高电位脉冲，再保持低电位。

本发明还提供一种 OLED 像素驱动电路，包括第一薄膜晶体管、第二薄膜晶体管、第三薄膜晶体管、电容、有机发光二极管、以及设置在驱动 IC 内的切换开关、数模转换器、与模数转换器；该 OLED 像素驱动电路的工作状态包括显示模式和感测模式；

所述切换开关受切换信号控制，包括第一引脚、第二引脚、及第三引脚；

所述第一薄膜晶体管的栅极接入扫描信号，漏极接入电源电压，源极与第二薄膜晶体管的栅极、及电容的一端电性连接；所述第二薄膜晶体管的漏极接入电源电压，源极电性连接有机发光二极管的阳极；有机发光二极管的阴极接入公共接地电压；电容的另一端电性连接第二薄膜晶体管的源极；第三薄膜晶体管的栅极在显示模式下接入扫描信号、在感测模式下

接入感测控制信号，源极电性连接第二薄膜晶体管的源极，漏极电性连接切换开关的第一引脚；

切换开关的第二引脚电性连接数模转换器，第三引脚电性连接模数转换器；

- 5 在显示模式下，切换信号控制切换开关接通第一引脚与第二引脚，数模转换器提供数据信号；在感测模式下，数模转换器先提供一低电位信号，然后切换信号控制切换开关接通第一引脚与第三引脚，使得模数转换器感测到第二薄膜晶体管的阈值电压；

- 10 其中，所述数据信号的电位不高于有机发光二极管的阈值电压，所述电源电压高于有机发光二极管的阈值电压与第二薄膜晶体管的阈值电压之和；

其中，所述有机发光二极管的阈值电压为 10V；

- 15 其中，在显示模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述公共接地电压始终为低电位；所述数据信号自扫描信号的高电位脉冲的上升沿开始持续为高电位；

在感测模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述感测控制信号先提供一与扫描信号的高电位脉冲同步的高电位脉冲，再保持低电位。

- 20 本发明的有益效果：本发明提供的一种 OLED 像素驱动电路及 OLED 显示装置，在 2T1C 结构的基础上增加第三薄膜晶体管并设置切换开关，切换开关的第一引脚电性连接第三薄膜晶体管的漏极，第二引脚电性连接数模转换器，第三引脚电性连接模数转换器，通过切换信号控制切换开关接通第一引脚与第二引脚进入显示模式，通过切换信号控制切换开关接通第一引脚与第三引脚进入感测模式，使得模数转换器感测到第二薄膜晶体管的阈值电压，经模数转换后用于显示模式下的数据补偿，从而具有补偿功能，能够消除驱动薄膜晶体管的阈值电压对流经有机发光二极管的电流的影响，提高显示均匀性，并且无需像现有技术那样额外设置参考电压信号，从而还能够提高像素的开口率，降低制造成本。

30 附图说明

为了能更进一步了解本发明的特征以及技术内容，请参阅以下有关本发明的详细说明与附图，然而附图仅提供参考与说明用，并非用来对本发明加以限制。

附图中，

图 1 为传统的用于 OLED 的 2T1C 像素驱动电路的电路图；

图 2 为现有的一种具有补偿功能的 3T1C 结构的 OLED 像素驱动电路的电路图；

图 3 为本发明的 OLED 像素驱动电路的电路图；

5 图 4 为本发明的 OLED 像素驱动电路在显示模式下的电路连接图；

图 5 为本发明的 OLED 像素驱动电路在显示模式下的时序图；

图 6 为本发明的 OLED 像素驱动电路在感测模式下的电路连接图；

图 7 为本发明的 OLED 像素驱动电路在感测模式下的时序图。

10 具体实施方式

为更进一步阐述本发明所采取的技术手段及其效果，以下结合本发明的优选实施例及其附图进行详细描述。

请同时参阅图 3 至图 7，本发明提供一种 OLED 像素驱动电路。如图 3、图 4、及图 6 所示，本发明的 OLED 像素驱动电路包括第一薄膜晶体管 T1、
15 第二薄膜晶体管 T2、第三薄膜晶体管 T3、电容 C1、有机发光二极管 D1、以及设置在驱动 IC 10 内的切换开关 K、数模转换器 DAC、与模数转换器 ADC。其中，所述第二薄膜晶体管 T2 为直接对有机发光二极管 D1 进行驱动的驱动薄膜晶体管。

该 OLED 像素驱动电路在 2T1C 结构的基础上增加了第三薄膜晶体管 T3 并设置切换开关 K，且其工作状态包括显示模式和感测模式。
20

具体地：所述切换开关 K 受切换信号 Switch 控制，包括第一引脚 K1、第二引脚 K2、及第三引脚 K3；

所述第一薄膜晶体管 T1 的栅极接入扫描信号 Scan，漏极接入电源电压 OVDD，源极与第二薄膜晶体管 T2 的栅极、及电容 C1 的一端电性连接；
25 所述第二薄膜晶体管 T2 的漏极接入电源电压 OVDD，源极电性连接有机发光二极管 D1 的阳极；有机发光二极管 D1 的阴极接入公共接地电压 OVSS；电容 C1 的另一端电性连接第二薄膜晶体管 T2 的源极；第三薄膜晶体管 T3 的栅极在显示模式下接入扫描信号 Scan、在感测模式下接入感测控制信号 Sense，源极电性连接第二薄膜晶体管 T2 的源极，漏极电性连接切换开关 K 的第一引脚 K1；
30

切换开关 K 的第二引脚 K2 电性连接数模转换器 DAC，第三引脚 K3 电性连接模数转换器 ADC。

所述第一薄膜晶体管 T1、第二薄膜晶体管 T2、与第三薄膜晶体管 T3 均为低温多晶硅薄膜晶体管、氧化物半导体薄膜晶体管、或非晶硅薄膜晶

体管。

结合图 4 与图 5, 在显示模式下: 所述切换信号 Switch 控制切换开关 K 接通第一引脚 K1 与第二引脚 K2, 数模转换器 DAC 提供数据信号 Data。所述扫描信号 Scan 先提供一高电位脉冲, 使得第一薄膜晶体管 T1 和第三薄膜晶体管 T3 均导通。在这一阶段, 电源电压 OVDD 经导通的第一薄膜晶体管 T1 进入第二薄膜晶体管 T2 的栅极 g, 即 $V_g = OVDD$ (V_g 表示第二薄膜晶体管 T2 的栅极 g 的电位); 所述数据信号 Data 自扫描信号 Scan 的高电位脉冲的上升沿开始持续为高电位, 数据信号 Data 经切换开关 K 的第一引脚 K1 与第二引脚 K2、及导通的第三薄膜晶体管 T3 写入第二薄膜晶体管 T2 的源极 s, 即 $V_s = V_{Data}$ (V_s 表示第二薄膜晶体管 T2 的源极 s 的电位, V_{Data} 表示数据信号 Data 的电位)。之后, 扫描信号 Scan 再保持低电位, 使得第一薄膜晶体管 T1 和第三薄膜晶体管 T3 均截止, 依靠电容 C1 的存储作用, 所述有机发光二极管 D1 发光进行显示。

值得注意的是: 在显示模式下, 公共接地电压 OVSS 始终为低电位; 所述数据信号 Data 的电位 V_{Data} 不高于有机发光二极管 D1 的阈值电压 $V_{th-OLED}$, 即 $V_{Data} \leq V_{th-OLED}$, 进一步地, 所述有机发光二极管 D1 的阈值电压 $V_{th-OLED}$ 约为 10V (针对发光层为三叠层或四叠层的有机发光二极管), 这样能够保证在数据信号 Data 写入过程中第二薄膜晶体管 T2 的源极 s 的电位 V_s 不能使有机发光二极管 D1 点亮; 所述电源电压 OVDD 高于有机发光二极管 D1 的阈值电压 $V_{th-OLED}$ 与第二薄膜晶体管 T2 的阈值电压 V_{th} 之和, 即 $OVDD > V_{th-OLED} + V_{th}$, 这样在数据信号 Data 写入完成后, 第二薄膜晶体管 T2 的栅极 g 与源极 s 之间的电压 V_{gs} 为:

$$V_{gs} = V_g - V_s = OVDD - V_{Data} > V_{th}$$

保证有机发光二极管 D1 能正常发光、显示。

结合图 6 与图 7, 在感测模式下: 所述扫描信号 Scan 先提供一高电位脉冲使得第一薄膜晶体管 T1 导通, 电源电压 OVDD 经导通的第一薄膜晶体管 T1 进入第二薄膜晶体管 T2 的栅极 g, 即 $V_g = OVDD$; 所述感测控制信号 Sense 先提供一与扫描信号 Scan 的高电位脉冲同步的高电位脉冲使第三薄膜晶体管 T3 导通, 所述切换信号 Switch 先保持切换开关 K 接通第一引脚 K1 与第二引脚 K2, 数模转换器 DAC 先提供一低电位信号经切换开关 K 的第一引脚 K1 与第二引脚 K2、及导通的第三薄膜晶体管 T3 写入第二薄膜晶体管 T2 的源极 s, 同时, 所述公共接地电压 OVSS 先提供一与感测控制信号 Sense 的高电位脉冲同步的高电位脉冲, 保证有机发光二极管 D1 不能被点亮。紧接着, 切换信号 Switch 控制切换开关 K 接通第一引脚 K1 与

第三引脚 K3, 此时, 由于第二薄膜晶体管 T2 的栅极 g 的电位为 OVDD, 而源极 s 处于较低电位, 模数转换器 ADC 通过导通的第三薄膜晶体管 T3、及切换开关 K 的第一引脚 K1 与第三引脚 K3 能够感测到第二薄膜晶体管 T2 即驱动薄膜晶体管的阈值电压 V_{th} 。在这之后, 所述扫描信号 Scan、感测控制信号 Sense、及公共接地电压 OVSS 均转变为低电位并保持。

模数转换器 ADC 感测到第二薄膜晶体管 T2 即驱动薄膜晶体管的阈值电压 V_{th} 后转换成数字型的感测数据, 并将该数字型的感测数据储存, 供显示模式下做数据补偿之用。由于显示模式下, 第二薄膜晶体管 T2 即驱动薄膜晶体管的阈值电压 V_{th} 得到补偿, 流经有机发光二极管 D1 的电流便与驱动薄膜晶体管的阈值电压 V_{th} 无关, 消除了驱动薄膜晶体管的阈值电压 V_{th} 对发光二极管 D1 的影响, 能够提高显示的均匀性, 提高发光效率, 并且本发明的 OLED 像素驱动电路无需像现有技术那样额外设置参考电压信号, 从而省略参考电压信号的走线, 减少驱动 IC 的通道数量, 提高像素的开口率, 降低制造成本。

基于同一发明构思, 本发明还提供一种 OLED 显示装置, 包括上述的 OLED 像素驱动电路, 此处不再对该 OLED 像素驱动电路的结构及功能进行重复性描述。

综上所述, 本发明的 OLED 像素驱动电路及 OLED 显示装置, 在 2T1C 结构的基础上增加第三薄膜晶体管并设置切换开关, 切换开关的第一引脚电性连接第三薄膜晶体管的漏极, 第二引脚电性连接模数转换器, 第三引脚电性连接模数转换器, 通过切换信号控制切换开关接通第一引脚与第二引脚进入显示模式, 通过切换信号控制切换开关接通第一引脚与第三引脚进入感测模式, 使得模数转换器感测到第二薄膜晶体管的阈值电压, 经模数转换后用于显示模式下的数据补偿, 从而具有补偿功能, 能够消除驱动薄膜晶体管的阈值电压对流经有机发光二极管的电流的影响, 提高显示均匀性, 并且无需像现有技术那样额外设置参考电压信号, 从而还能够提高像素的开口率, 降低制造成本。

以上所述, 对于本领域的普通技术人员来说, 可以根据本发明的技术方案和技术构思作出其他各种相应的改变和变形, 而所有这些改变和变形都应属于本发明后附的权利要求的保护范围。

权 利 要 求

1、一种 OLED 像素驱动电路，包括第一薄膜晶体管、第二薄膜晶体管、第三薄膜晶体管、电容、有机发光二极管、以及设置在驱动 IC 内的切换开关、数模转换器、与模数转换器；该 OLED 像素驱动电路的工作状态包括显示模式和感测模式；

所述切换开关受切换信号控制，包括第一引脚、第二引脚、及第三引脚；

所述第一薄膜晶体管的栅极接入扫描信号，漏极接入电源电压，源极与第二薄膜晶体管的栅极、及电容的一端电性连接；所述第二薄膜晶体管的漏极接入电源电压，源极电性连接有机发光二极管的阳极；有机发光二极管的阴极接入公共接地电压；电容的另一端电性连接第二薄膜晶体管的源极；第三薄膜晶体管的栅极在显示模式下接入扫描信号、在感测模式下接入感测控制信号，源极电性连接第二薄膜晶体管的源极，漏极电性连接切换开关的第一引脚；

切换开关的第二引脚电性连接数模转换器，第三引脚电性连接模数转换器；

在显示模式下，切换信号控制切换开关接通第一引脚与第二引脚，数模转换器提供数据信号；在感测模式下，数模转换器先提供一低电位信号，然后切换信号控制切换开关接通第一引脚与第三引脚，使得模数转换器感测到第二薄膜晶体管的阈值电压。

2、如权利要求 1 所述的 OLED 像素驱动电路，其中，所述数据信号的电位不高于有机发光二极管的阈值电压，所述电源电压高于有机发光二极管的阈值电压与第二薄膜晶体管的阈值电压之和。

3、如权利要求 2 所述的 OLED 像素驱动电路，其中，所述有机发光二极管的阈值电压为 10V。

4、如权利要求 2 所述的 OLED 像素驱动电路，其中，在显示模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述公共接地电压始终为低电位；所述数据信号自扫描信号的高电位脉冲的上升沿开始持续为高电位；

在感测模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述感测控制信号先提供一与扫描信号的高电位脉冲同步的高电位脉冲，再保持低电位。

5、如权利要求4所述的OLED像素驱动电路，其中，在感测模式下：所述公共接地电压先提供一与感测控制信号的高电位脉冲同步的高电位脉冲，再保持低电位。

6、一种OLED显示装置，包括OLED像素驱动电路，所述OLED像素驱动电路包括第一薄膜晶体管、第二薄膜晶体管、第三薄膜晶体管、电容、有机发光二极管、以及设置在驱动IC内的切换开关、数模转换器、与模数转换器；该OLED像素驱动电路的工作状态包括显示模式和感测模式；所述切换开关受切换信号控制，包括第一引脚、第二引脚、及第三引脚；

10 所述第一薄膜晶体管的栅极接入扫描信号，漏极接入电源电压，源极与第二薄膜晶体管的栅极、及电容的一端电性连接；所述第二薄膜晶体管的漏极接入电源电压，源极电性连接有机发光二极管的阳极；有机发光二极管的阴极接入公共接地电压；电容的另一端电性连接第二薄膜晶体管的源极；第三薄膜晶体管的栅极在显示模式下接入扫描信号、在感测模式下接入感测控制信号，源极电性连接第二薄膜晶体管的源极，漏极电性连接切换开关的第一引脚；

切换开关的第二引脚电性连接数模转换器，第三引脚电性连接模数转换器；

20 在显示模式下，切换信号控制切换开关接通第一引脚与第二引脚，数模转换器提供数据信号；在感测模式下，数模转换器先提供一低电位信号，然后切换信号控制切换开关接通第一引脚与第三引脚，使得模数转换器感测到第二薄膜晶体管的阈值电压。

7、如权利要求6所述的OLED显示装置，其中，所述数据信号的电位不高于有机发光二极管的阈值电压，所述电源电压高于有机发光二极管的阈值电压与第二薄膜晶体管的阈值电压之和。

8、如权利要求7所述的OLED显示装置，其中，所述有机发光二极管的阈值电压为10V。

9、如权利要求7所述的OLED显示装置，其中，在显示模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述公共接地电压始终为低电位；所述数据信号自扫描信号的高电位脉冲的上升沿开始持续为高电位；

在感测模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述感测控制信号先提供一与扫描信号的高电位脉冲同步的高电位脉冲，再保持低电位。

10、如权利要求 9 所述的 OLED 显示装置，其中，在感测模式下：所述公共接地电压先提供一与感测控制信号的高电位脉冲同步的高电位脉冲，再保持低电位。

11、一种 OLED 像素驱动电路，包括第一薄膜晶体管、第二薄膜晶体管、第三薄膜晶体管、电容、有机发光二极管、以及设置在驱动 IC 内的切换开关、数模转换器、与模数转换器；该 OLED 像素驱动电路的工作状态包括显示模式和感测模式；

所述切换开关受切换信号控制，包括第一引脚、第二引脚、及第三引脚；

10 所述第一薄膜晶体管的栅极接入扫描信号，漏极接入电源电压，源极与第二薄膜晶体管的栅极、及电容的一端电性连接；所述第二薄膜晶体管的漏极接入电源电压，源极电性连接有机发光二极管的阳极；有机发光二极管的阴极接入公共接地电压；电容的另一端电性连接第二薄膜晶体管的源极；第三薄膜晶体管的栅极在显示模式下接入扫描信号、在感测模式下接入感测控制信号，源极电性连接第二薄膜晶体管的源极，漏极电性连接切换开关的第一引脚；

切换开关的第二引脚电性连接数模转换器，第三引脚电性连接模数转换器；

20 在显示模式下，切换信号控制切换开关接通第一引脚与第二引脚，数模转换器提供数据信号；在感测模式下，数模转换器先提供一低电位信号，然后切换信号控制切换开关接通第一引脚与第三引脚，使得模数转换器感测到第二薄膜晶体管的阈值电压；

25 其中，所述数据信号的电位不高于有机发光二极管的阈值电压，所述电源电压高于有机发光二极管的阈值电压与第二薄膜晶体管的阈值电压之和；

其中，所述有机发光二极管的阈值电压为 10V；

其中，在显示模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述公共接地电压始终为低电位；所述数据信号自扫描信号的高电位脉冲的上升沿开始持续为高电位；

30 在感测模式下：所述扫描信号先提供一高电位脉冲，再保持低电位；所述感测控制信号先提供一与扫描信号的高电位脉冲同步的高电位脉冲，再保持低电位。

12、如权利要求 11 所述的 OLED 像素驱动电路，其中，在感测模式下：所述公共接地电压先提供一与感测控制信号的高电位脉冲同步的高电位脉

冲，再保持低电位。

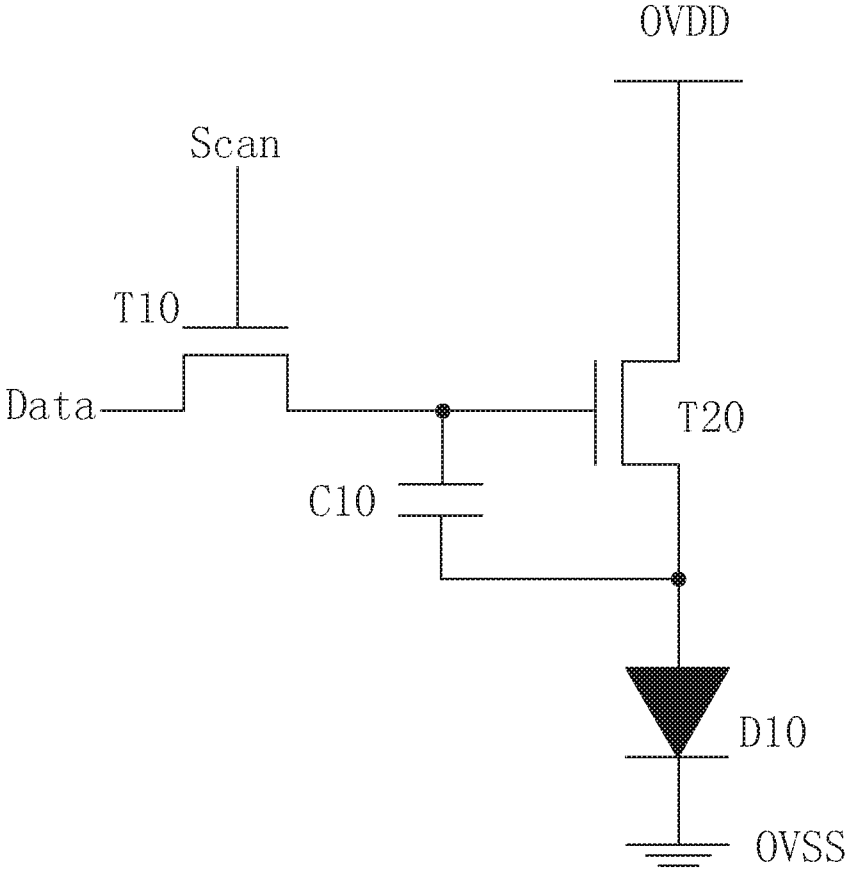


图1

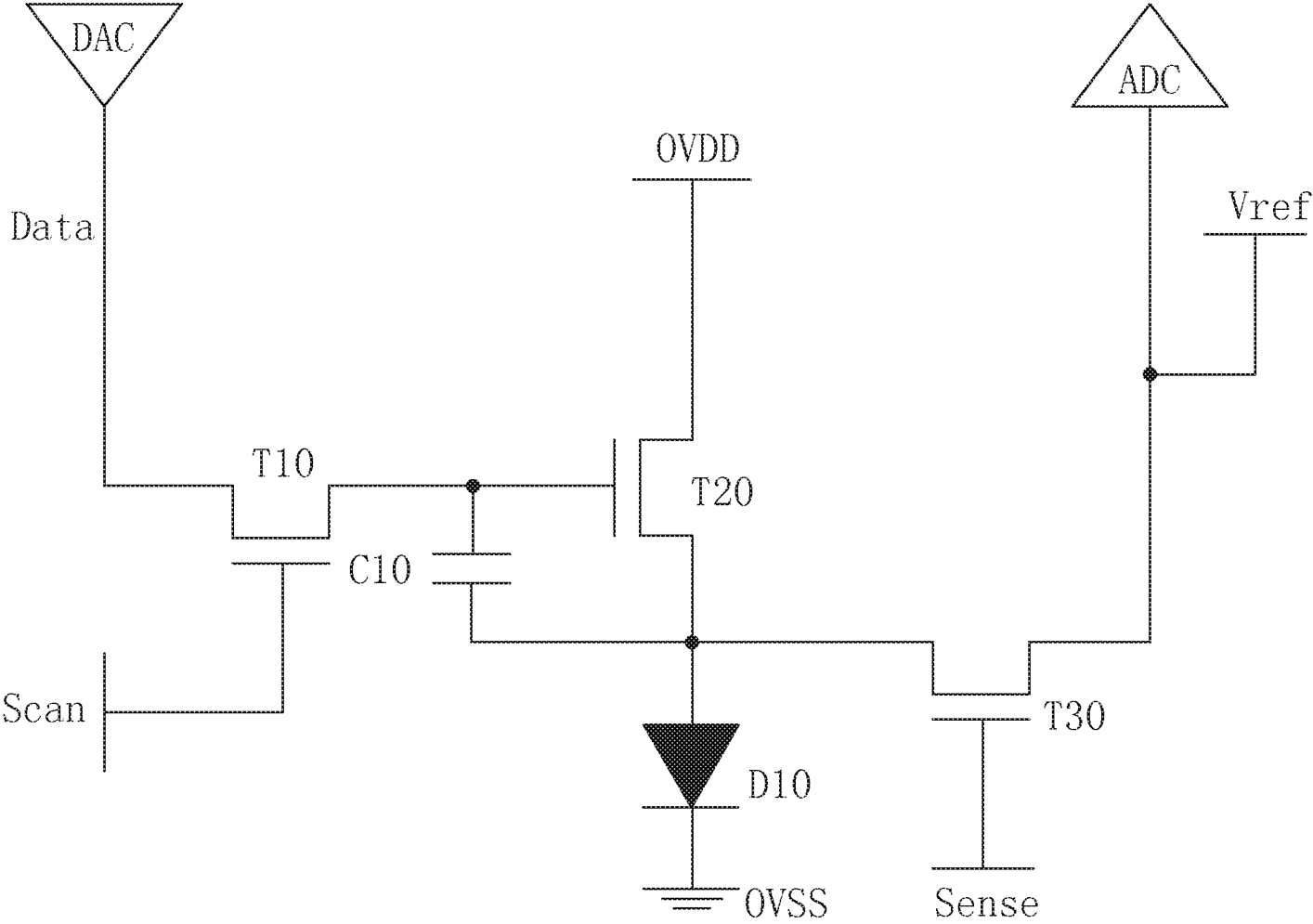


图2

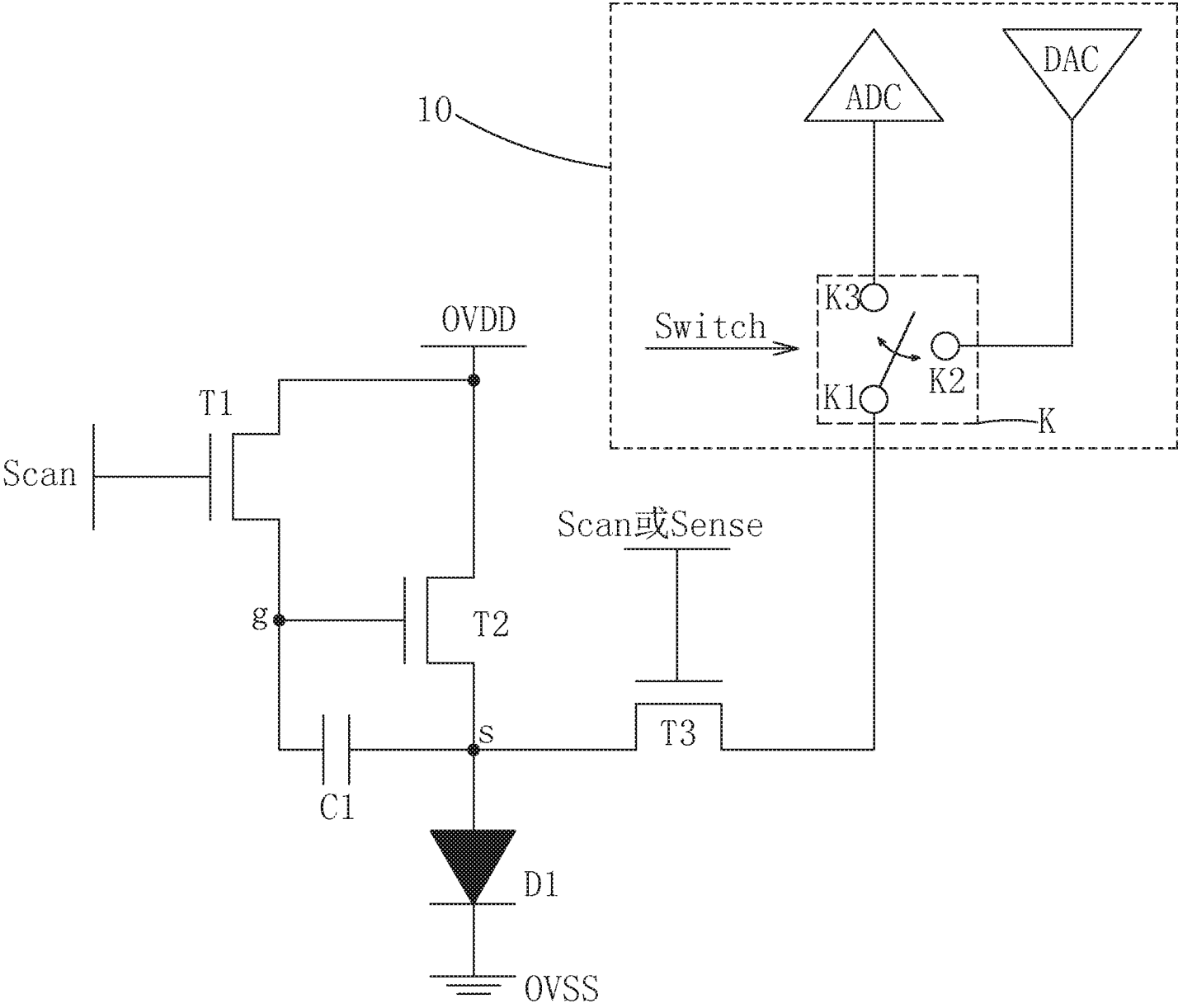


图3

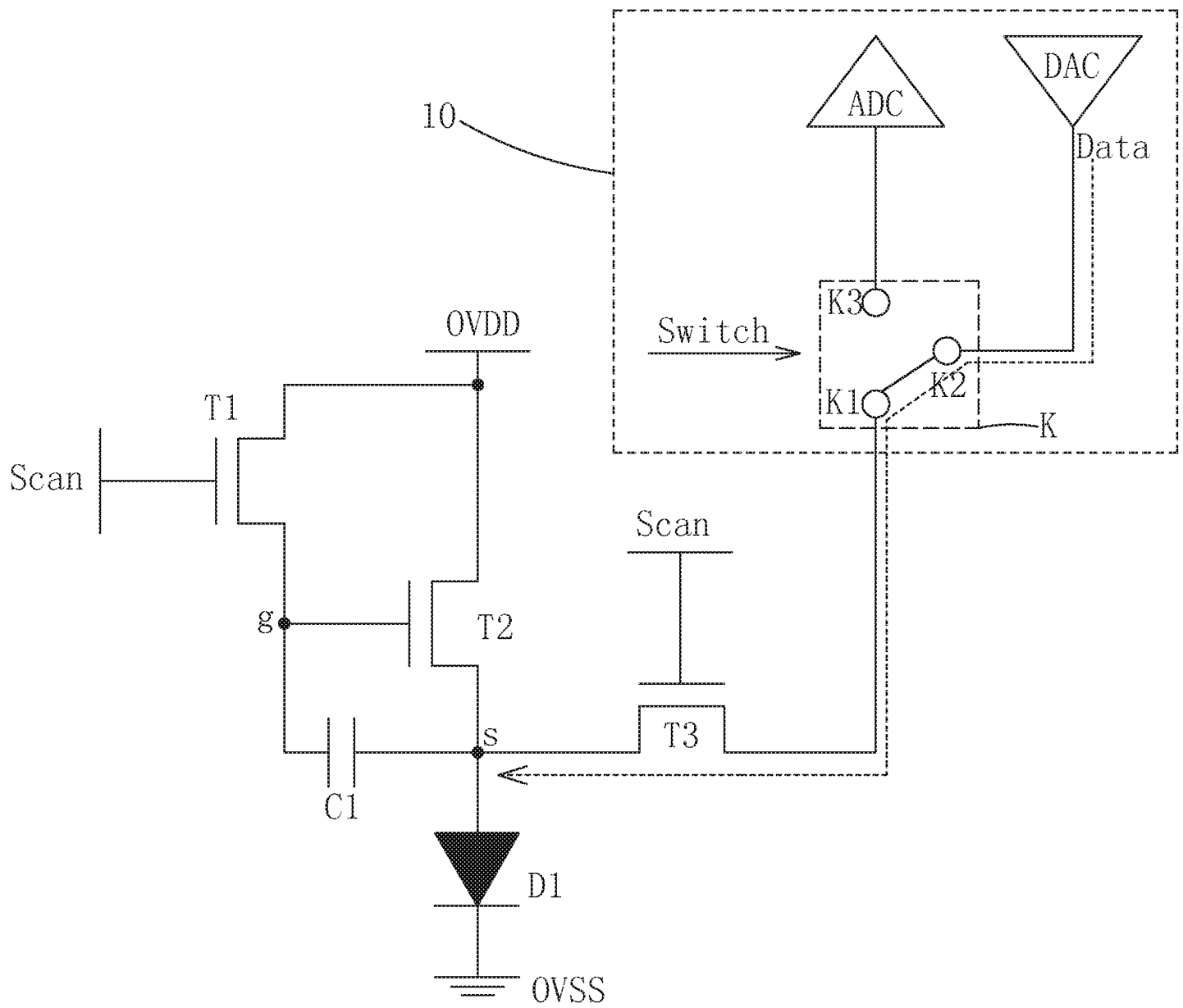


图 4

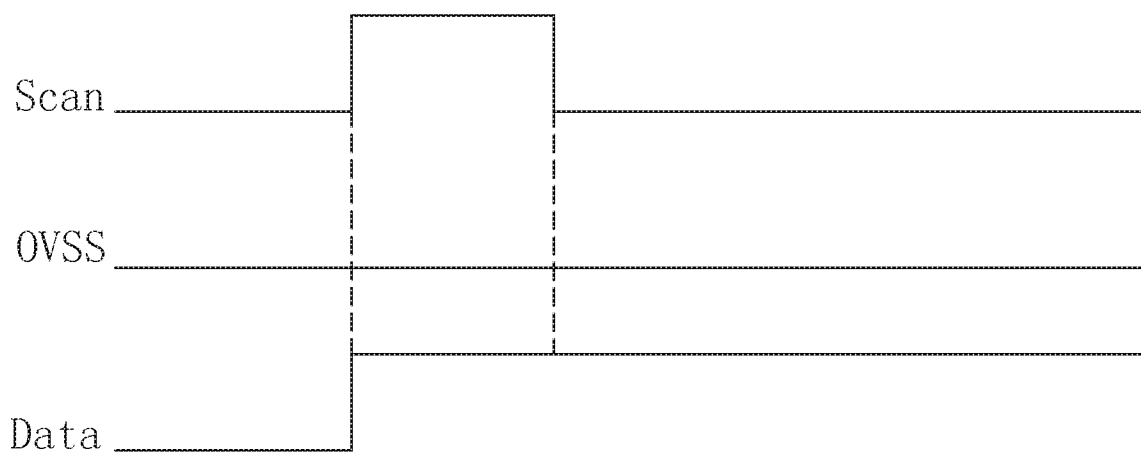


图5

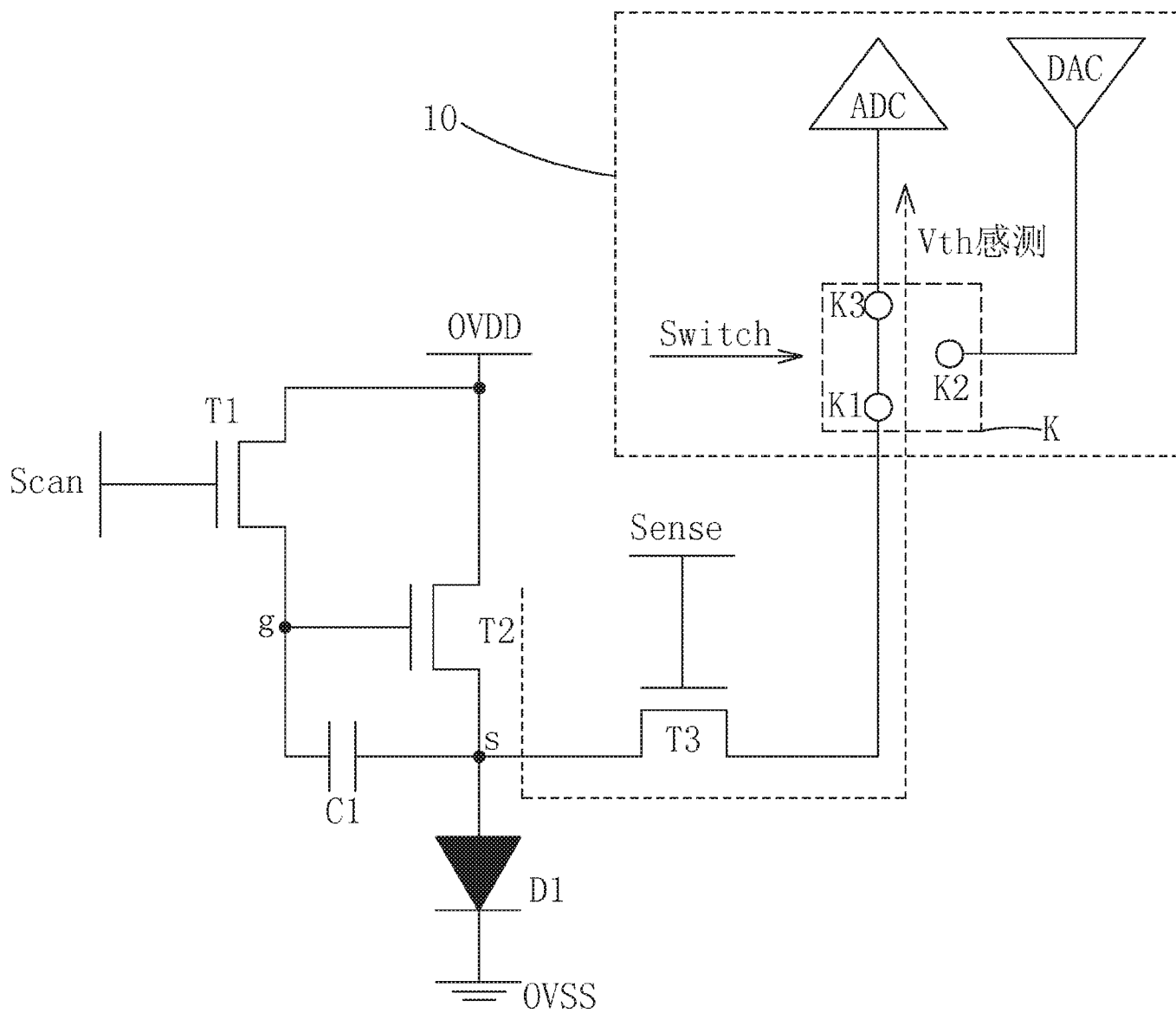


图6

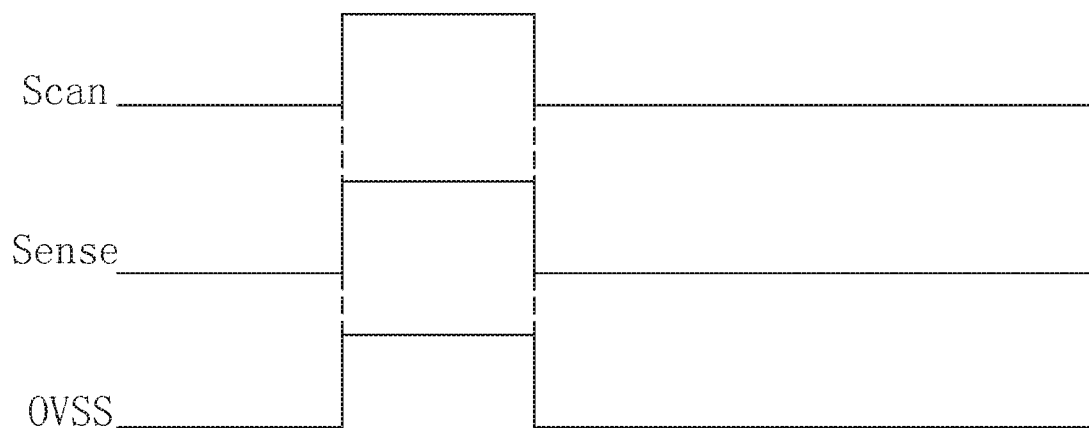


图7

INTERNATIONAL SEARCH REPORT

International application No.
PCT/CN2017/076778

A. CLASSIFICATION OF SUBJECT MATTER

G09G 3/3233 (2016.01) i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G09G

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

CNPAT, CNKI, EPODOC, WPI: 感测, AD, 数模, 显示, 多路开关, 二选一开关, 切换开关, 模数, DA, 数据, OLED, 有机发光, display, switch??, multiplex, data, sense, sensing

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	CN 105489159 A (LG DISPLAY CO., LTD.), 13 April 2016 (13.04.2016), description, paragraphs [0049]-[0088], and figures 4-8	1-12
A	CN 104637440 A (LG DISPLAY CO., LTD.), 20 May 2015 (20.05.2015), entire document	1-12
A	CN 104658474 A (LG DISPLAY CO., LTD.), 27 May 2015 (27.05.2015), entire document	1-12
A	CN 104751793 A (LG DISPLAY CO., LTD.), 01 July 2015 (01.07.2015), entire document	1-12
A	CN 103165079 A (LG DISPLAY CO., LTD.), 19 June 2013 (19.06.2013), entire document	1-12
A	KR 20100069427 A (LG DISPLAY CO., LTD.), 24 June 2010 (24.06.2010), entire document	1-12

☐ Further documents are listed in the continuation of Box C.

☒ See patent family annex.

* Special categories of cited documents:	“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
“A” document defining the general state of the art which is not considered to be of particular relevance	“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
“E” earlier application or patent but published on or after the international filing date	“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	“&” document member of the same patent family
“O” document referring to an oral disclosure, use, exhibition or other means	
“P” document published prior to the international filing date but later than the priority date claimed	

Date of the actual completion of the international search 11 July 2017	Date of mailing of the international search report 14 November 2017
Name and mailing address of the ISA State Intellectual Property Office of the P. R. China No. 6, Xitucheng Road, Jimenqiao Haidian District, Beijing 100088, China Facsimile No. (86-10) 62019451	Authorized officer LI, Suning Telephone No. (86-10) 61648303

INTERNATIONAL SEARCH REPORT
Information on patent family members

International application No.
PCT/CN2017/076778

Patent Documents referred in the Report	Publication Date	Patent Family	Publication Date
CN 105489159 A	13 April 2016	KR 20160039771 A	12 April 2016
		KR 101676259 B1	16 November 2016
		US 2016098961 A1	07 April 2016
CN 104637440 A	20 May 2015	CN 104637440 B	12 April 2017
		US 2015123953 A1	07 May 2015
		US 9460661 B2	04 October 2016
		KR 20150052606 A	14 May 2015
CN 104658474 A	27 May 2015	KR 20150057672 A	28 May 2015
		EP 2876634 A1	27 May 2015
		US 2015138179 A1	21 May 2015
		US 9330605 B2	03 May 2016
		US 9607553 B2	28 March 2017
CN 104751793 A	01 July 2015	US 2015187278 A1	02 July 2015
		CN 104751793 B	06 June 2017
		KR 20150076028 A	06 July 2015
		KR 101350592 B1	16 January 2014
CN 103165079 A	19 June 2013	CN 103165079 B	18 November 2015
		TW 201329941 A	16 July 2013
		KR 20130066449 A	20 June 2013
		US 2013147694 A1	13 June 2013
		TW I489432 B	21 June 2015
		US 9129554 B2	08 September 2015
		KR 101549252 B1	01 September 2015
KR 20100069427 A	24 June 2010		

国际检索报告

国际申请号

PCT/CN2017/076778

A. 主题的分类 G09G 3/3233(2016.01) i 按照国际专利分类(IPC)或者同时按照国家分类和IPC两种分类																							
B. 检索领域 检索的最低限度文献(标明分类系统和分类号) G09G 包含在检索领域中的除最低限度文献以外的检索文献 在国际检索时查阅的电子数据库(数据库的名称, 和使用的检索词(如使用)) CNPAT, CNKI, EPODOC, WPI: 感测, AD, 数模, 显示, 多路开关, 二选一开关, 切换开关, 模数, DA, 数据, OLED, 有机发光, display, switch??. multiplex, data, sense, sensing																							
C. 相关文件 <table border="1"> <thead> <tr> <th>类 型*</th> <th>引用文件, 必要时, 指明相关段落</th> <th>相关的权利要求</th> </tr> </thead> <tbody> <tr> <td>X</td> <td>CN 105489159 A (乐金显示有限公司) 2016年 4月 13日 (2016 - 04 - 13) 说明书[0049]-[0088]段, 附图4-8</td> <td>1-12</td> </tr> <tr> <td>A</td> <td>CN 104637440 A (乐金显示有限公司) 2015年 5月 20日 (2015 - 05 - 20) 全文</td> <td>1-12</td> </tr> <tr> <td>A</td> <td>CN 104658474 A (乐金显示有限公司) 2015年 5月 27日 (2015 - 05 - 27) 全文</td> <td>1-12</td> </tr> <tr> <td>A</td> <td>CN 104751793 A (乐金显示有限公司) 2015年 7月 1日 (2015 - 07 - 01) 全文</td> <td>1-12</td> </tr> <tr> <td>A</td> <td>CN 103165079 A (乐金显示有限公司) 2013年 6月 19日 (2013 - 06 - 19) 全文</td> <td>1-12</td> </tr> <tr> <td>A</td> <td>KR 20100069427 A (LG DISPLAY CO., LTD.) 2010年 6月 24日 (2010 - 06 - 24) 全文</td> <td>1-12</td> </tr> </tbody> </table>			类 型*	引用文件, 必要时, 指明相关段落	相关的权利要求	X	CN 105489159 A (乐金显示有限公司) 2016年 4月 13日 (2016 - 04 - 13) 说明书[0049]-[0088]段, 附图4-8	1-12	A	CN 104637440 A (乐金显示有限公司) 2015年 5月 20日 (2015 - 05 - 20) 全文	1-12	A	CN 104658474 A (乐金显示有限公司) 2015年 5月 27日 (2015 - 05 - 27) 全文	1-12	A	CN 104751793 A (乐金显示有限公司) 2015年 7月 1日 (2015 - 07 - 01) 全文	1-12	A	CN 103165079 A (乐金显示有限公司) 2013年 6月 19日 (2013 - 06 - 19) 全文	1-12	A	KR 20100069427 A (LG DISPLAY CO., LTD.) 2010年 6月 24日 (2010 - 06 - 24) 全文	1-12
类 型*	引用文件, 必要时, 指明相关段落	相关的权利要求																					
X	CN 105489159 A (乐金显示有限公司) 2016年 4月 13日 (2016 - 04 - 13) 说明书[0049]-[0088]段, 附图4-8	1-12																					
A	CN 104637440 A (乐金显示有限公司) 2015年 5月 20日 (2015 - 05 - 20) 全文	1-12																					
A	CN 104658474 A (乐金显示有限公司) 2015年 5月 27日 (2015 - 05 - 27) 全文	1-12																					
A	CN 104751793 A (乐金显示有限公司) 2015年 7月 1日 (2015 - 07 - 01) 全文	1-12																					
A	CN 103165079 A (乐金显示有限公司) 2013年 6月 19日 (2013 - 06 - 19) 全文	1-12																					
A	KR 20100069427 A (LG DISPLAY CO., LTD.) 2010年 6月 24日 (2010 - 06 - 24) 全文	1-12																					
☐ 其余文件在C栏的续页中列出。 ☒ 见同族专利附件。																							
* 引用文件的具体类型: “A” 认为不特别相关的表示了现有技术一般状态的文件 “E” 在国际申请日的当天或之后公布的在先申请或专利 “L” 可能对优先权要求构成怀疑的文件, 或为确定另一篇引用文件的公布日而引用的或者因其他特殊理由而引用的文件(如具体说明的) “O” 涉及口头公开、使用、展览或其他方式公开的文件 “P” 公布日先于国际申请日但迟于所要求的优先权日的文件 “T” 在申请日或优先权日之后公布, 与申请不相抵触, 但为了理解发明之理论或原理的在后文件 “X” 特别相关的文件, 单独考虑该文件, 认定要求保护的发明不是新颖的或不具有创造性 “Y” 特别相关的文件, 当该文件与另一篇或者多篇该类文件结合并且这种结合对于本领域技术人员为显而易见时, 要求保护的发明不具有创造性 “&” 同族专利的文件																							
国际检索实际完成的日期 2017年 7月 11日		国际检索报告邮寄日期 2017年 11月 14日																					
ISA/CN的名称和邮寄地址 中华人民共和国国家知识产权局(ISA/CN) 中国北京市海淀区蓟门桥西土城路6号 100088 传真号 (86-10)62019451		受权官员 李苏宁 电话号码 (86-10)61648303																					

国际检索报告
关于同族专利的信息

国际申请号

PCT/CN2017/076778

检索报告引用的专利文件			公布日 (年/月/日)	同族专利			公布日 (年/月/日)
CN	105489159	A	2016年 4月 13日	KR	20160039771	A	2016年 4月 12日
				KR	101676259	B1	2016年 11月 16日
				US	2016098961	A1	2016年 4月 7日
CN	104637440	A	2015年 5月 20日	CN	104637440	B	2017年 4月 12日
				US	2015123953	A1	2015年 5月 7日
				US	9460661	B2	2016年 10月 4日
				KR	20150052606	A	2015年 5月 14日
CN	104658474	A	2015年 5月 27日	KR	20150057672	A	2015年 5月 28日
				EP	2876634	A1	2015年 5月 27日
				US	2015138179	A1	2015年 5月 21日
				US	9330605	B2	2016年 5月 3日
CN	104751793	A	2015年 7月 1日	US	9607553	B2	2017年 3月 28日
				US	2015187278	A1	2015年 7月 2日
				CN	104751793	B	2017年 6月 6日
				KR	20150076028	A	2015年 7月 6日
CN	103165079	A	2013年 6月 19日	KR	101350592	B1	2014年 1月 16日
				CN	103165079	B	2015年 11月 18日
				TW	201329941	A	2013年 7月 16日
				KR	20130066449	A	2013年 6月 20日
				US	2013147694	A1	2013年 6月 13日
				TW	1489432	B	2015年 6月 21日
				US	9129554	B2	2015年 9月 8日
KR	20100069427	A	2010年 6月 24日	KR	101549252	B1	2015年 9月 1日

表 PCT/ISA/210 (同族专利附件) (2009年7月)