

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】令和2年8月20日(2020.8.20)

【公表番号】特表2019-527525(P2019-527525A)

【公表日】令和1年9月26日(2019.9.26)

【年通号数】公開・登録公報2019-039

【出願番号】特願2019-526373(P2019-526373)

【国際特許分類】

H 04 R 11/02 (2006.01)

H 04 R 3/08 (2006.01)

H 04 R 1/10 (2006.01)

【F I】

H 04 R 11/02

H 04 R 3/08

H 04 R 1/10 104Z

【手続補正書】

【提出日】令和2年7月13日(2020.7.13)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0069

【補正方法】変更

【補正の内容】

【0069】

本明細書において短絡として説明している構成は、配線半田付けでタップ同士を実際に短絡させるか、あるいは、前記短絡部が組み込まれたドライバを直接製造することによって実現され得る。

なお、本発明は、態様として以下の内容を含む。

〔態様1〕

コイルに囲まれたアーマチュアを含む第1のバランスドアーマチュアドライバであって、前記コイルの各端点(12, 14)を正側信号線及び負側信号線を含む配線部(6)にそれぞれ接続する2つのタップを有する第1のバランスドアーマチュアドライバを備えるバランスドアーマチュアドライバアセンブリであって、

前記コイルの中間点(16)が、前記端点(12, 14)のうちの一つに、前記コイルが当該中間点と前記端点(12, 14)のうちの前記一つの端点との間で短絡するよう電気的に接続されている、バランスドアーマチュアドライバアセンブリ。

〔態様2〕

態様1に記載のバランスドアーマチュアドライバアセンブリにおいて、さらに、コイルに囲まれたアーマチュアを含む第2のバランスドアーマチュアドライバであって、前記コイルの各端点(22, 24)および/または中間点(26)を前記配線部(6)にそれぞれ接続する3つのタップを有する第2のバランスドアーマチュアドライバを備え、

前記第1のバランスドアーマチュアドライバと前記第2のバランスドアーマチュアドライバとが、当該第1のバランスドアーマチュアドライバの出力においてハイパスフィルタが実現されるように配線されている、バランスドアーマチュアドライバアセンブリ。

〔態様3〕

態様2に記載のバランスドアーマチュアドライバアセンブリにおいて、前記第1のバランスドアーマチュアドライバの前記中間点(16)が、前記第1のバランスドアーマチュアドライバの前記端点(12, 14)のうちの一方の端点(14)であって、前記配線部

(6) の前記負側信号線に接続された端点(14)に電気的に接続されている、バランスドアーマチュアドライバアセンブリ。

[態様4]

態様3に記載のバランスドアーマチュアドライバアセンブリにおいて、前記第1のバランスドアーマチュアドライバの他方の端点(12)が、前記第2のバランスドアーマチュアドライバの一方の端点(22)に配線されており、前記第2のバランスドアーマチュアドライバの前記中間点(26)が、前記配線部(6)の前記負側信号線に接続されており、前記第2のバランスドアーマチュアドライバの他方の端点(24)が、前記配線部(6)の前記正側信号線に接続されている、バランスドアーマチュアドライバアセンブリ。

[態様5]

態様4に記載のバランスドアーマチュアドライバアセンブリにおいて、さらに、前記第1のバランスドアーマチュアドライバの前記他方の端点(12)と前記第2のバランスドアーマチュアドライバの前記一方の端点(22)の間に直列に配置されたコンデンサ(28)、

を備える、バランスドアーマチュアドライバアセンブリ。

[態様6]

態様3に記載のバランスドアーマチュアドライバアセンブリにおいて、前記第1のバランスドアーマチュアドライバの前記他方の端点(12)が、前記第2のバランスドアーマチュアドライバの前記中間点(26)へと、これらの間にコンデンサ(28)が直列に配置されるように配線されており、前記第2のバランスドアーマチュアドライバの一方の端点(24)が、前記配線部(6)の前記負側信号線に接続されており、前記第2のバランスドアーマチュアドライバの前記他方の端点(22)が、前記配線部(6)の前記正側信号線に接続されている、バランスドアーマチュアドライバアセンブリ。

[態様7]

態様1に記載のバランスドアーマチュアドライバアセンブリにおいて、さらに、コイルに囲まれたアーマチュアを含む第2のバランスドアーマチュアドライバであって、前記コイルの各端点(22, 24)および／または中間点(26)を前記配線部(6)にそれぞれ接続する3つのタップを有する第2のバランスドアーマチュアドライバを備え、

前記第1のバランスドアーマチュアドライバと前記第2のバランスドアーマチュアドライバとが、当該第1のバランスドアーマチュアドライバの出力においてローパスフィルタが実現されるように配線されている、バランスドアーマチュアドライバアセンブリ。

[態様8]

態様7に記載のバランスドアーマチュアドライバアセンブリにおいて、前記第1のバランスドアーマチュアドライバの前記中間点(16)が、前記第1のバランスドアーマチュアドライバの前記端点(12, 14)のうちの一方の端点(12)であって、前記配線部(6)の前記正側信号線に接続された端点(12)に電気的に接続されている、バランスドアーマチュアドライバアセンブリ。

[態様9]

態様8に記載のバランスドアーマチュアドライバアセンブリにおいて、前記第1のバランスドアーマチュアドライバの他方の端点(14)が、前記第2のバランスドアーマチュアドライバの一方の端点(24)に接続されており、前記第2のバランスドアーマチュアドライバの他方の端点(22)が、前記配線部(6)の前記正側信号線に接続されており、前記第2のバランスドアーマチュアドライバの前記中間点(26)が、前記配線部(6)の前記負側信号線に接続されている、バランスドアーマチュアドライバアセンブリ。

[態様10]

態様8に記載のバランスドアーマチュアドライバアセンブリにおいて、前記第1のバランスドアーマチュアドライバの前記他方の端点(14)と前記第2のバランスドアーマチュアドライバの前記中間点(26)とが、前記配線部(6)の前記負側信号線に接続されており、前記第2のバランスドアーマチュアドライバの一方の端点(22)が、前記配線

部(6)の前記正側信号線に接続されており、前記第2のバランスドアーマチュアドライバの他方の端点(24)が、コンデンサ(28)と直列で、前記第1のバランスドアーマチュアドライバの前記中間点(16)および前記配線部(6)の前記正側信号線に接続された前記一方の端点(22)へと接続されており、前記配線部(6)の前記正側信号線と前記第1のバランスドアーマチュアドライバの前記中間点(16)の間に、抵抗(30)が直列でさらに配置されている、バランスドアーマチュアドライバアセンブリ。

[ 様 1 1 ]

態様1に記載のバランスドアーマチュアドライバアセンブリにおいて、さらに、コイルに囲まれたアーマチュアを含む第2のバランスドアーマチュアドライバであって、前記コイルの各端点(22, 24)および/または中間点(26)を前記配線部(6)にそれぞれ接続する3つのタップを有する第2のバランスドアーマチュアドライバを備え、

前記第1のバランスドアーマチュアドライバと前記第2のバランスドアーマチュアドライバとが、当該第1のバランスドアーマチュアドライバの出力においてバンドパスフィルタが実現されるように配線されている、バランスドアーマチュアドライバアセンブリ。

[ 様 1 2 ]

態様11に記載のバランスドアーマチュアドライバアセンブリにおいて、前記第2のバランスドアーマチュアドライバの端点(22, 24)のうちの一方の端点(22)が、前記配線部(6)の前記負側信号線に接続されており、前記第1のバランスドアーマチュアドライバの前記中間点(16)が、前記第1のバランスドアーマチュアドライバの前記端点(12, 14)のうちの一方の端点(12)であって、前記配線部(6)の前記正側信号線に接続された端点(12)に電気的に接続されており、前記第2のバランスドアーマチュアドライバ(26)の前記中間点(26)も、前記配線部(6)の前記正側信号線に接続されており、前記第1のバランスドアーマチュアドライバの他方の端点(14)と前記第2のバランスドアーマチュアドライバの他方の端点(24)とが、互いに対して配線されていると共に、コンデンサ(28)と直列で、前記配線部(6)の前記正側信号線へと接続されている、バランスドアーマチュアドライバアセンブリ。

[ 様 1 3 ]

態様1から12のいずれか一態様に記載のバランスドアーマチュアドライバアセンブリにおいて、前記第1のバランスドアーマチュアドライバが、前記コイルの前記端点のうちの一つまたは前記中間点にそれぞれ接続された3つのタップを有しており、前記コイルを前記中間点と前記端点(12, 14)のうちの前記一方との間で短絡(16)させる電気的接続が、対応する前記タップ同士を電気的に配線することによって実現されている、バランスドアーマチュアドライバアセンブリ。

[ 様 1 4 ]

態様1から12のいずれか一態様に記載のバランスドアーマチュアドライバアセンブリにおいて、前記第1のバランスドアーマチュアドライバが、前記コイルの前記端点のうちの一つにそれぞれ接続された2つのタップを有しており、前記コイルを前記中間点と前記端点(12, 14)のうちの前記一方との間で短絡(16)させる電気的接続が、前記コイル内で実現されている、バランスドアーマチュアドライバアセンブリ。

[ 様 1 5 ]

態様1から14のいずれか一態様に記載のバランスドアーマチュアドライバアセンブリにおいて、さらに、

入力信号のための入力回路(4)、  
を備え、前記配線部(6)の前記正側信号線が前記入力回路(4)の正側出力に接続され、前記配線部(6)の前記負側信号線が前記入力回路(4)の負側出力に接続されている、バランスドアーマチュアドライバアセンブリ。