

【公報種別】特許法第 17 条の 2 の規定による補正の掲載  
 【部門区分】第 7 部門第 3 区分  
 【発行日】平成30年7月12日 (2018.7.12)

【公開番号】特開2017-5393(P2017-5393A)  
 【公開日】平成29年1月5日 (2017.1.5)  
 【年通号数】公開・登録公報2017-001  
 【出願番号】特願2015-115240(P2015-115240)  
 【国際特許分類】

H 0 4 N 5/378 (2011.01)

H 0 3 F 3/45 (2006.01)

【 F I 】

H 0 4 N 5/335 7 8 0

H 0 3 F 3/45 Z

【手続補正書】  
 【提出日】平成30年5月29日 (2018.5.29)  
 【手続補正 1】  
 【補正対象書類名】明細書  
 【補正対象項目名】0 0 2 0  
 【補正方法】変更  
 【補正の内容】  
 【0 0 2 0】

このような構成によれば、消費電力を低減しつつ、スルーレートを向上させることが可能である。具体的には、第 2 のスイッチをオンすることで、電圧供給ノードの電圧に、容量素子 2 0 7 の第 1 の端子の電圧をリセットすることができる。リセット後に、第 1 のスイッチをオンすることで、容量素子を充電する電流をバイアス電流として差動対に供給することができる。第 1 のスイッチおよび第 2 のスイッチを制御することにより、所望のタイミングで容量素子の第 1 の端子の電圧をリセットすることができるため、容易にスルーレートを向上させることができる。

【手続補正 2】  
 【補正対象書類名】明細書  
 【補正対象項目名】0 0 2 8  
 【補正方法】変更  
 【補正の内容】  
 【0 0 2 8】

本実施例の列アンブ 4 2 は、容量素子 2 0 7、第 1 のスイッチ 2 0 5、および、第 2 のスイッチ 2 0 6 を含む。容量素子 2 0 7 は第 1 の端子 T A と第 2 の端子 T B とを含む。第 1 の端子 T A は、第 1 のスイッチ 2 0 5 を介して、差動対を構成する複数のトランジスタ 2 0 3、2 0 4 と電流源 2 1 0 との間の電気経路に接続される。また、第 1 の端子 T A は、第 2 のスイッチ 2 0 6 を介して所定の電圧が供給される電圧供給ノードに接続されている。トランジスタ 2 0 3 のソースの電圧（電圧  $V_A$ ）が、電圧供給ノードに供給される所定の電圧と、トランジスタ 2 0 3 のゲートの電圧（参照電圧  $V_C$ ）との間の値になるように、所定の電圧は設定される。本実施例では、所定の電圧として接地電圧が供給されている。つまり、第 1 の端子 T A は、第 2 のスイッチ 2 0 6 を介して接地ノードに接続されている。第 2 の端子 T B は、接地ノードに接続されている。

【手続補正 3】  
 【補正対象書類名】明細書  
 【補正対象項目名】0 0 4 0  
 【補正方法】変更

## 【補正の内容】

## 【0040】

C f は容量 208、209 の直列合成容量である。

$$I b i a s 1 = I d c + I c h 1 \quad (1)$$

$$S R (V o u t) = I b i a s 1 / C f \quad (2)$$

## 【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0042

【補正方法】変更

## 【補正の内容】

## 【0042】

また、バイアス電流 I b a i s 1 の加算分は過渡的な充電電流 I c h 1 であり、時間とともに減少している。そのため、積算の電流量を低減することができ、消費電力を低減することができる。

## 【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0051

【補正方法】変更

## 【補正の内容】

## 【0051】

本実施例においては、第1のスイッチ 205 がオンのときに、容量素子 207 の第2の端子 T B に接地電圧が供給される。そして、第1のスイッチ 205 がオフのときに、容量素子 207 の第2の端子 T B に電圧 V D が供給される。

## 【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0053

【補正方法】変更

## 【補正の内容】

## 【0053】

本実施例の撮像装置の動作について説明する。図5は、出力線 112 からの入力電圧 V i n、制御信号 P \_ S W、出力電圧 V o u t、差動対に供給されるバイアス電流 I b i a s 2、トランジスタ 203 のソースの電圧 V A を示している。入力電圧 V i n は、画素 10 からの信号のレベルを表している。なお、制御信号 P \_ S W B は、制御信号 P \_ S W の逆位相の信号、つまり、制御信号 P \_ S W を反転した信号であるため、図示を省略している。図3と同様の部分については説明を省略する。