



- (51) Clasificación Internacional de Patentes:
G09G 3/32 (2006.01) **H05B 33/08** (2006.01)
- (21) Número de la solicitud internacional:
PCT/ES2012/000053
- (22) Fecha de presentación internacional:
3 de marzo de 2012 (03.03.2012)
- (25) Idioma de presentación: español
- (26) Idioma de publicación: español
- (30) Datos relativos a la prioridad:
P201130298 4 de marzo de 2011 (04.03.2011) ES
- (71) Solicitante (para todos los Estados designados salvo US):
UNIVERSIDAD CARLOS III DE MADRID [ES/ES];
Avda. Gregorio Peces Barba, 1, Parque Científico, E-
28918 Leganés (Madrid) (ES).
- (72) Inventores; e
- (75) Inventores/Solicitantes (para US solamente): **ZUMEL VAQUERO, Pablo** [ES/ES]; Avda. Gregorio Peces Barba, 1, Parque Científico, E-28918 Leganés (Madrid) (ES). **FERNÁNDEZ HERRERO, Cristina** [ES/ES]; Avda. Gregorio Peces Barba, 1, Parque Científico, E-28918

Leganés (Madrid) (ES). **LÁZARO BLANCO, Antonio** [ES/ES]; Avda. Gregorio Peces Barba, 1, Parque Científico, E-28918 Leganés (Madrid) (ES). **BARRADO BAUTISTA, Andrés** [ES/ES]; Avda. Gregorio Peces Barba, 1, Parque Científico, E-28918 Leganés (Madrid) (ES). **SANZ GARCÍA, Clara Marina** [ES/ES]; Avda. Gregorio Peces Barba, 1, Parque Científico, E-28918 Leganés (Madrid) (ES).

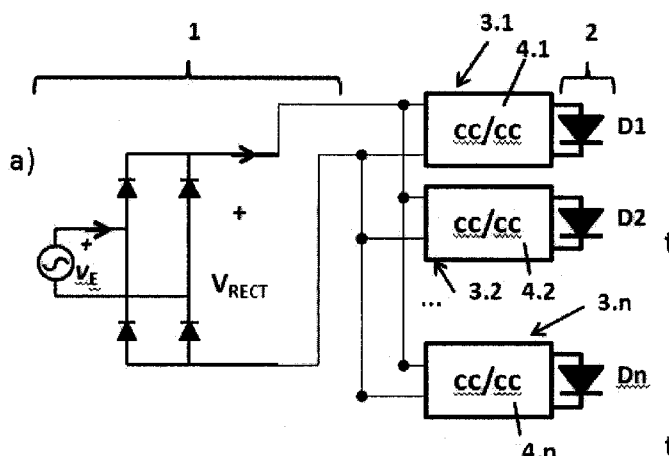
- (81) Estados designados (a menos que se indique otra cosa, para toda clase de protección nacional admisible): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) Estados designados (a menos que se indique otra cosa, para toda clase de protección regional admisible): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW,

[Continúa en la página siguiente]

(54) Title: SUPPLYING A LOAD CONSISTING OF A PLURALITY OF LED FUNDAMENTAL LOADS

(54) Título : ALIMENTACIÓN DE UNA CARGA CONSTITUIDA POR UNA PLURALIDAD DE CARGAS ELEMENTALES LED

FIG. 2



(57) Abstract: The invention relates to a method and a system of supplying a load consisting of a plurality of fundamental loads, in particular LED and preferably for HBLED, from the electric grid with a reduced injection of current harmonics. Said control method is based on dividing the load into several modules and spacing the function of each one over time. This results in a drastic reduction in the energy that must be stored, and it is possible to avoid the use of electrolytic condensers.

(57) Resumen:

[Continúa en la página siguiente]



SD, SL, SZ, TZ, UG, ZM, ZW), euroasiática (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europea (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Publicada:

- *con informe de búsqueda internacional (Art. 21(3))*
- *antes de la expiración del plazo para modificar las reivindicaciones y para ser republicada si se reciben modificaciones (Regla 48.2(h))*

La presente invención describe un método y sistema de alimentación de una carga constituida por una pluralidad de cargas elementales, en particular de LED, preferentemente para HBLED, a partir de la red eléctrica con una reducida inyección de armónicos de corriente. Este método de control está basado en dividir la carga en varios módulos y hacer funcionar cada uno de ellos de forma espaciada en el tiempo. Como consecuencia, la energía que se requiere almacenar es radicalmente reducida, y se puede evitar la utilización de condensadores de tipo electrolítico.

- 1 -

**ALIMENTACIÓN DE UNA CARGA CONSTITUIDA POR UNA PLURALIDAD DE CARGAS
ELEMENTALES LED**

DESCRIPCIÓN

5

OBJETO DE LA INVENCION

La presente invención describe un método y sistema de alimentación de una carga constituida por una pluralidad de cargas elementales, en particular de LED, preferentemente para HBLED, a partir de la red eléctrica con una reducida inyección de armónicos de corriente. Este método de control está basado en dividir la carga en varios módulos y hacer funcionar cada uno de ellos de forma espaciada en el tiempo. Como consecuencia, la energía que se requiere almacenar es radicalmente reducida, y se puede evitar la utilización de condensadores de tipo electrolítico.

15

ANTECEDENTES DE LA INVENCION

La eficiencia energética es una preocupación de toda la sociedad, y la iluminación en particular es un campo en el que se prevé un cambio radical en la manera de utilizar la energía eléctrica. Como ejemplo, una nueva directiva de la UE establece los plazos para la retirada gradual de las bombillas incandescentes.

20

Los HBLED (high brighth/brightness light emitting diodes, o diodos emisores de luz de alto brillo) son una alternativa muy interesante en la sustitución de medios convencionales de iluminación, especialmente aquellos que utilizan la energía de forma poco eficiente. A lo largo de la patente se ha hecho referencia a los HBLED, sin embargo, el método y sistema propuesto es igualmente válido para los LEDs convencionales.

25

30

Las características más importantes de los HBLED son las siguientes:

- Larga duración, que se puede establecer entre 50000 y 100000 horas de vida. Esta gran ventaja de los HBLED debe ir acompañada de una duración del equipo electrónico que los alimenta igual o superior, con el fin de hacer viable la aplicación de la iluminación con HBLEDs a entornos de media o alta potencia.

35

- 2 -

Como dato comparativo, el tiempo de vida típico de una lámpara fluorescente se puede situar en el entorno de 20000 horas.

- Elevado rendimiento lumínico: las mejores expectativas se sitúan en torno a los 100 Lm/W.
- 5 - Mejora del impacto medioambiental: los procesos de fabricación y la utilización de los HBLED producen menos residuos medioambientalmente peligrosos, como el mercurio y el plomo presentes en lámparas fluorescentes.
- Facilidad para regular el flujo luminoso (dimming). Los HBLED proporcionan un flujo luminoso proporcional a la corriente que los atraviesa.
- 10 - Rapidez de encendido. El LED no necesita un periodo de calentamiento ni encendido en rampa tal como las lámparas de bajo consumo, sino que su encendido puede llegar a ser muy rápido, lo cual redundará en el nivel de confort del usuario, tanto de luminarias de interior como de exterior.
- 15 Actualmente se pretende extender el uso de HBLED para la iluminación de entornos residenciales, industriales, comerciales, etc. En estos casos, la potencia de la luminaria abarca un intervalo de decenas de vatios hasta incluso pocas centenas de vatios. Además, las luminarias se conectan a la red convencional de corriente alterna (CA = 220V 50 Hz en Europa). Todo ello hace que se necesiten
- 20 convertidores de potencia, tanto para la conexión a red como para el gobierno de los HBLED.

La iluminación mediante HBLEDs para su implantación en el mercado, requiere en primer lugar no exigir el cambio de la línea de alimentación de las luminarias

25 actualmente en uso. Por tanto la energía se deberá tomar de una red por ejemplo de CA de 220V eficaces en el caso español. Por otro lado, la alimentación final del LED más eficaz pasa por una corriente continua aunque pueda presentar un cierto nivel de rizado. Por todo ello se requiere una conversión ca/cc con los siguientes requisitos:

- 30 - Corrección del factor de potencia, CFP. Este término hace referencia a la exigencia de que el convertidor ca/cc demande de la red una corriente lo más sinusoidal posible y en fase con la tensión de la red. En Europa la norma EN 61000-3-2 limita legalmente los armónicos de corriente que se pueden inyectar a la red siendo especialmente restrictivos los límites para la denominada Clase
- 35 C aplicable a los equipos de iluminación.

- 3 -

- Tiempo de vida del convertidor ca/cc comparable al de los HBLEDs. La solución más extendida para los convertidores ca/cc con CFP utiliza un convertidor cc/cc elevador o Flyback cuya corriente de entrada, se modula para que su contenido armónico esté por debajo de la norma. Éste es el denominado emulador de resistencia. Este convertidor requiere para su funcionamiento un condensador electrolítico de elevada capacidad y tamaño, conectado en su salida en paralelo con la carga, capaz de proporcionar la energía suficiente a la carga, cuando en la entrada no está disponible ya que la tensión sinusoidal de la red está pasando por cero. Y es precisamente el condensador de almacenamiento quien limita el tiempo de vida del convertidor ca/cc y en consecuencia del sistema completo, restándole a la iluminación mediante HBLEDs una de sus principales ventajas, que es el número de horas de vida del dispositivo emisor de luz.

Puesto que una de las mayores ventajas de los LEDs de alto brillo es su tiempo de vida, los equipos electrónicos utilizados como acondicionadores de energía para este tipo de dispositivos deberían tratar de evitar tecnologías como la de los condensadores electrolíticos, que reducen significativamente el tiempo de vida del equipo. Actualmente, los HBLED son utilizados para la retroiluminación de pantallas, iluminación en coches, luces de emergencia, comerciales, residenciales e iluminación de calles, debido a su alto tiempo de vida, compromiso con el medio ambiente y alto rendimiento en términos de la relación entre potencia y emisión de luz.

En muchas de estas aplicaciones, es necesario proporcionar la energía de funcionamiento de los HBLED a partir de la red eléctrica, empleando un convertidor ca/cc que debe cumplir con la normativa de inyección de armónicos a la red eléctrica. Para que las soluciones basadas en HBLED sean atractivas desde un punto de vista económico, el tiempo de vida de este acondicionador debe ser similar al tiempo de vida de la propia lámpara. Considerando este aspecto, el componente más crítico en un convertidor ca/cc convencional es el condensador de almacenamiento, que limita significativamente el tiempo de vida del convertidor electrónico. Un sistema convencional de alimentación de una lámpara HBLED consiste en un convertidor ca/cc como el de la Figura 1, donde la carga consume una potencia constante. Si se asume que el convertidor va a funcionar como un emulador de resistencia, es necesario que exista un almacenamiento de energía intermedio, puesto que la red eléctrica sinusoidal no puede proporcionar potencia

- 4 -

constante. Debido a la capacidad requerida y la tensión de funcionamiento, la energía se suele almacenar en condensadores electrolíticos que limitan el tiempo de vida de la fuente de alimentación.

- 5 Hay trabajos previos en convertidores ca/cc que pueden aplicarse para la resolución de este problema, como convertidores ca/cc en una única etapa, en los que se permite algo de distorsión en la corriente de entrada para reducir el condensador de almacenamiento, por supuesto siempre respetando la normativa de inyección de armónicos de corriente a la red. Considerando otras posibles
10 soluciones, en otros trabajos se propone una estrategia de control para un convertidor ca/cc en una única etapa que alimenta una lámpara de HBLED cumpliendo la normativa correspondiente a aplicación de iluminación (EN-61000-3-2 Class C para potencias menores que 25W). Por medio de una rampa de compensación apropiada, la corriente de entrada cumple la normativa empleando
15 un circuito estándar de bajo coste y muy sencillo.

Por otra parte, también existe en el estado de la técnica un convertidor corrector del factor de potencia con un condensador de almacenamiento reducido gracias a la selección de la topología. En otros trabajos, la estrategia de reducción del
20 condensador de almacenamiento consiste en aumentar intencionadamente el rizado de tensión en el condensador de almacenamiento, de modo que tiene una capacidad menor y puede emplearse un condensador de film en lugar de uno electrolítico. Otro método para reducir el condensador consiste en inyectar un tercer armónico en la corriente de entrada de referencia, de tal modo que se
25 cumple la normativa del factor de potencia (0,9 para Energy STAR). De este modo se propone una generalización de este método, inyectando no sólo un tercer armónico, sino también un quinto para reducir la relación entre la corriente de pico y la media en los HBLEDs. En este caso, se reduce la capacidad del condensador de almacenamiento y se llega a prescindir del condensador de tipo electrolítico.

30

Un estudio experimental de la degradación de las características de los HBLEDs cuando se les aplica diferentes corrientes pulsantes con el mismo valor medio muestra que, dependiendo de la potencia de los dispositivos, los resultados son diferentes. En dispositivos de alta potencia, corrientes pulsantes con altos ciclos de
35 trabajo (típicamente mayores del 50%) no aceleran la degradación del funcionamiento del dispositivo, incluso si estas corrientes tienen un valor de pico

- 5 -

mayor que la corriente media máxima del dispositivo. Por lo tanto la degradación de las prestaciones por alimentar los HBLEDs con corriente pulsante depende de su potencia.

- 5 Además, se han comparado distintas técnicas de control de HBLEDs. La luminiscencia que se consigue es mayor aplicando una corriente constante que una corriente pulsante con el mismo valor medio.

10 Por otro lado, en el estado de la técnica existen las siguientes patentes del mismo campo de la invención:

La patente europea EP2252131 (A1) consiste en un sistema y método para alimentar y controlar varias líneas de LEDs, generando para cada una de ellas una señal de control independiente o fase. A diferencia de esta patente, la invención se centra en la forma de elegir las señales de control que consiguen minimizar la capacidad necesaria del condensador de salida, aspecto no mencionado en esta patente, ya que disponer de varias líneas de LEDs controladas independientemente pero alimentadas desde un mismo convertidor ya es conocido. Como se puede observar en esta patente el uso del "bulk capacitor" es imprescindible en todas las realizaciones de la invención.

La solicitud de patente PCT WO2009029553 (A2) utiliza una línea de control general y N líneas de control con ciclo de trabajo variable para controlar independientemente los LEDs. Al igual que en el caso anterior, no describe el conjunto de las señales de control con el objetivo de la invención de minimizar la capacidad necesaria del condensador de salida. Así, se observa en todas las figuras la existencia del condensador 220, y en ningún momento se menciona la importancia de bajar su capacidad o sustituirlo para aumentar el tiempo de vida de iluminación de los LEDs.

30 La invención propone abordar el problema del cambio de tecnología en los condensadores para incrementar el tiempo de vida del convertidor, centrándose en la modularización de la carga.

35

- 6 -

DESCRIPCIÓN DE LA INVENCION

De forma general, la solución propuesta es adaptar la potencia instantánea consumida por la carga a la potencia que la red eléctrica puede proporcionar, cumpliendo siempre con la normativa de inyección de armónicos de corriente. Puesto que en una situación así no es necesario almacenar energía, los condensadores electrolíticos pueden ser eliminados o sustituidos por condensadores de film, incrementando el tiempo de vida de la fuente de alimentación y equiparándolo al de la lámpara (ver ejemplo de realización en la Figura 2).

Así, la invención propone en un primer aspecto inventivo, un método:

de alimentación de una carga constituida por una pluralidad de cargas elementales, en particular de diodos LED, en donde el sistema está alimentado por una fuente de corriente alterna (ca) y comprende,

- un modulo convertidor ca/cc, que convierte la fuente de corriente alterna en corriente continua,
- al menos un módulo convertidor cc/cc conectado al módulo convertidor ca/cc, para la alimentación de una o más cargas elementales,
- una pluralidad de módulos interruptores susceptibles de ser conectados y desconectados por respectivas señales de control, y
- un sistema de control (no representado en las figuras) generador de las referidas señales de control que producen la conexión o desconexión de las cargas elementales,

el método comprendiendo las siguientes etapas,

- discretizar la potencia a consumir por la carga en una pluralidad de niveles, de modo que la potencia instantánea en la carga se adapte a la potencia que la fuente de corriente alterna de entrada puede suministrar, la discretización comprendiendo,
 - generar señales de control que producen la conexión o desconexión de una secuencia de módulos interruptores con un decalaje en el tiempo a lo largo del ciclo de tensión de la fuente

- 7 -

5 de corriente alterna (ca), en donde la conexión de un módulo interruptor produce el crecimiento en un nivel de la potencia de entrada a la carga en un escalón, y la desconexión de un módulo interruptor produce la disminución en un nivel de la potencia de entrada a la carga en un escalón, y en donde el número de cargas elementales a gestionar es igual al número de niveles de discretización buscado de la potencia a consumir por la carga, y
- sincronizar la generación de señales de control con la evolución de la potencia de la fuente de corriente alterna (ca) de alimentación del sistema,

10

, y

de tal modo que la conexión de un módulo interruptor para producir el crecimiento en un nivel de la potencia de entrada a la carga supone la alimentación de una carga elemental adicional previamente no alimentada
15 y la desconexión de un módulo interruptor para producir la disminución en un nivel de la potencia de entrada a la carga supone retirar la alimentación de una carga elemental adicional previamente alimentada.

15

La propuesta concreta para que la potencia instantánea de la carga siga la de la red eléctrica, considerando una corriente demandada de la red con bajo contenido armónico, es modularizar la fuente de alimentación y la carga. Como se ilustra en un ejemplo de realización en la Figura 2, se construyen varios módulos, cada uno de ellos encargado de alimentar una parte de la carga. Cada módulo consumirá una potencia constante cuando está conectado. De este modo, la potencia total consumida por la carga es igual a la suma de la potencia consumida por los módulos activos, y regulando la conexión y desconexión de los mismos, puede controlarse el consumo instantáneo hasta conseguir una corriente de entrada cuasi-sinusoidal.

20

25

La generación del esquema de control de los módulos es fácil: la potencia instantánea que quiere consumirse se discretiza en tantos niveles como módulos (n). El primer escalón creciente de la potencia se corresponde con la conexión del primer módulo, el segundo con la conexión del segundo módulo, y así hasta completar los n niveles. Del mismo modo, el primer escalón decreciente de la potencia se corresponde con la desconexión del primer módulo y así siguen desconectándose los módulos. Si la potencia instantánea objetivo tiene cierta

30

35

- 8 -

simetría de cuarto de período (por ejemplo una triangular o una sinusoidal con un offset tal que su valor mínimo es cero), el ciclo de trabajo de cada módulo será igual al 50%, y su frecuencia de conexión será igual al doble de la frecuencia de la red.

5

En un segundo aspecto inventivo, se presenta la propuesta de un sistema:

10 de alimentación de una carga constituida por una pluralidad de cargas elementales, en particular de diodos LED, en donde dicho sistema de alimentación está alimentado por una fuente de corriente alterna (ca) y comprende,

- un modulo convertidor ca/cc, que convierte la fuente de corriente alterna (ca) en corriente continua,
- 15 - al menos un módulo convertidor cc/cc conectado al módulo convertidor ca/cc, para la alimentación de una o más cargas elementales,
- una pluralidad de módulos interruptores susceptibles de ser conectados y desconectados por respectivas señales de control, y
- un sistema de control (no representado en las figuras) generador de las referidas señales de control que producen la conexión o desconexión de las cargas elementales,
- 20

caracterizado porque el sistema de control comprende,

- 25 - un módulo de sincronización referenciado a la fuente de corriente alterna, y
- un módulo generador de señales de control, sincronizado con la fuente de corriente alterna (ca) por el referido módulo de sincronización,

30 en donde el módulo generador de señales de control está adaptado para discretizar la potencia máxima a consumir por la carga en una pluralidad de niveles, de modo que la potencia instantánea en la carga se adapte a la potencia que la fuente de corriente alterna (ca) de entrada puede suministrar, generando para ello señales de control que producen la conexión o desconexión de una secuencia de módulos

35 interruptores con un decalaje en el tiempo a lo largo del ciclo de tensión de la fuente de corriente alterna (ca), de modo que la conexión de un módulo

- 9 -

interruptor produce el crecimiento en un nivel de la potencia de entrada a la carga en un escalón, y la desconexión de un módulo interruptor produce la disminución en un nivel de la potencia de entrada a la carga en un escalón, y

- 5 en donde el número de cargas elementales a gestionar es igual al número de niveles de discretización buscado de la potencia máxima a consumir por la carga.

Las reivindicaciones dependientes así como los objetos de protección que resultan por su dependencia se incorporan por referencia a esta descripción.

10

DESCRIPCIÓN DE LOS DIBUJOS

Estas y otras características y ventajas de la invención, se pondrán más claramente de manifiesto a partir de la descripción detallada que sigue de una forma preferida de realización, dada únicamente a título de ejemplo ilustrativo y no limitativo, con
15 referencia a las figuras que se acompañan.

Figura 1: En esta figura se muestra un convertidor ca/cc (1) del estado de la técnica. El dispositivo se caracteriza por tener potencia de salida constante y
20 almacenamiento de energía en un condensador electrolítico.

Figura 2: En esta figura se muestra en un ejemplo de realización de la invención, la configuración del convertidor ca/cc propuesto. Con potencia de salida variable y sin almacenamiento de energía. En este caso se ve el ejemplo de conexión en paralelo
25 con un convertidor cc/cc (3) por cada carga elemental o HBLED (Dx).

Figura 3: En esta figura se presenta el diagrama de bloques y formas de onda de una configuración serie de un array de HBLED. En este caso se ve un ejemplo de realización con la conexión serie y un módulo interruptor (4) por cada carga
30 elemental o HBLED (Dx).

Figura 4: En esta figura se presenta el diagrama de bloques del otro ejemplo de realización serie de un array de HBLED. En este caso se ve otro ejemplo de realización con la conexión serie y dos módulos interruptores (4.xa y 4.xb) por cada
35 carga elemental o HBLED (Dx) excepto para el último (Dn). Se observa que todos los módulos interruptores "a" tienen un terminal común (9) y todos los módulos

- 10 -

interruptores "b" tienen otro terminal común (10). Cada par de módulos interruptores (4.xa y 4.xb) tienen un terminal común a la salida de las cargas elementales o HBLED (Dx).

- 5 Figura 5: Gráfica de comparación al utilizar distinto número de módulos frente a la normativa de inyección de armónicos a la red (EN-61000-3-2 Class C). Se aprecia como al incrementar el número de módulos se mantiene dentro de los límites impuestos por la norma.

10 **EXPOSICIÓN DETALLADA DE LA INVENCION**

Como se ha mencionado, en el estado de la técnica, un sistema convencional de alimentación de una lámpara HBLED consiste en un convertidor ca/cc (1) como el de la Figura 1, donde la carga (2) consume una potencia constante. En este caso,
15 como se ha visto, es necesario que exista un almacenamiento de energía intermedio en un condensador, puesto que la red eléctrica sinusoidal no puede proporcionar potencia constante. Con la presente invención se elimina la necesidad de dicho condensador, o se reduce considerablemente la capacidad necesaria, permitiendo el uso de un condensador de película, por lo tanto de mayor tiempo
20 de vida que un electrolítico, y siendo dicho condensador de baja capacidad y por lo tanto bajo volumen. En este caso, el tiempo de vida de el convertidor ca/cc (1) es mayor que 50.000 horas, al igual que el tiempo de vida de la carga (2), en el caso de que las cargas elementales (D1-Dn) sean HBLED. El tiempo de vida del condensador
25 dibujado es menor de 10.000 horas, por lo que es el limitante del tiempo de vida del circuito completo.

En la Figura 1b, se observa una gráfica con el voltaje principal ac de entrada (5) y la corriente principal de entrada (6).

- 30 En la Figura 1c se observa en la zona sombreada los tiempos en que la energía es almacenada en el condensador electrolítico y la zona rayada los tiempos en que la energía es proporcionada por el condensador electrolítico. Así, en la Figura 1c se aprecia el voltaje consumido por la carga (2) que es casi constante. Aquí se aprecia el efecto del condensador electrolítico, con la etapa sombreada cuando el
35 condensador electrolítico está almacenando energía y la zona rayada cuando la está entregando.

- 11 -

Así, la modularización de la carga (2) puede llevarse a cabo tanto por la conexión en paralelo de varios módulos, como se ilustra en la Figura 2, en un ejemplo de realización; como por la conexión en serie de los módulos, según se indica en la
5 Figura 3, en otro ejemplo de realización. Ambas configuraciones pueden conseguir buenos resultados en cuanto a las formas de onda conseguidas.

En la Figura 2 se muestra un ejemplo de realización de la invención con la configuración de los módulos en paralelo y donde la potencia es consumida por
10 cada uno de los módulos del sistema propuesto. En dicha figura se dispone de un módulo convertidor ca/cc (1), la carga (2) compuesta por las cargas elementales (D1-Dn) y tantos convertidores cc/cc (3.1,..., 3.n), cada uno de ellos con su módulo interruptor (4), como cargas elementales haya conectadas.

15 También se observa en las Figuras 2b a 2d cómo gracias a la activación y desactivación de los módulos se consigue la reconstrucción de una forma de onda de potencia sinusoidal, con cinco niveles (ejemplo de realización con $n=5$) de discretización.

20 En la Figura 2 se observa el ejemplo de realización con 5 módulos dispuestos en paralelo. En la Figura 2b se observan el voltaje ca (5) y corriente ca (6) de entrada. En la Figura 2c se observa la potencia de entrada ideal (7) y la real (8). Y por último en la Figura 2d se ve la aportación individual de cada módulo a la potencia total real.

25 La configuración paralelo (Figura 2) requiere una menor potencia de los convertidores, con una señal de control para activar y desactivar cada módulo.

El primer ejemplo de realización de la configuración serie, Figura 3, permite el uso
30 de un único convertidor cc/cc (3), pero requiere de tantos módulos interruptores (4.1 a 4.n) para conectar o desconectar la carga (2) como niveles se hayan distinguido al discretizar la forma de onda de la potencia instantánea. La Figura 3.a muestra el diagrama de bloques de una configuración serie. En la Figura 3.b se representan las formas de onda conseguidas mediante simulación de la
35 configuración serie con 10 módulos de LEDS o HBLEDs (ejemplo de realización con $n=10$). El convertidor cc/cc (3) es un convertidor reductor controlado por corriente

- 12 -

de salida, por lo que las cargas elementales (D1-Dn) son alimentadas en todo momento por una fuente de corriente constante.

En la Figura 3b se observa el voltaje de entrada ac (5) y la corriente de entrada ac (6). En la Figura 3c se observa la potencia de entrada ideal ca con corriente sinusoidal (7) y la potencia demandada por las cargas elementales o HBLEDs (D1-Dn) modularizadas. Por último en la Figura 3d se observa la corriente del convertidor reductor que se ha utilizado como ejemplo en este caso.

Activando y desactivando los módulos interruptores (4) de cada módulo de LEDs o HBLEDs (D1-Dn) se varía la carga (2) conectada al convertidor (3). De este modo, la tensión de salida del convertidor varía dependiendo del número de cargas elementales (D1-Dn) que están conectadas en ese momento, pero se reconstruye la potencia instantánea sinusoidal (5) perfectamente. Solamente aparece una pequeña distorsión en la forma de onda de corriente (6) en los pasos por cero, pero la corriente de entrada sigue razonablemente la tensión de entrada sin la necesidad de ningún condensador de almacenamiento. En la Figura 3.b la corriente de entrada ha sido filtrada con un filtro paso-bajo con una frecuencia de corte igual a 10 kHz.

En la Figura 4 se aprecia el tercer ejemplo de realización de la invención, se ve como el primer grupo de módulos interruptores (4.1a a 4.(n-1).a) tienen todos un terminal común (9) que es la entrada del convertidor cc/cc (3), y el segundo grupo de módulos interruptores (4.1b a 4.(n-1)b) tienen todos otro terminal común (10) que es el otro terminal del convertidor cc/cc (3). Cada par de módulos interruptores (4.xa y 4.xb) tienen un terminal común a la salida de al menos una carga elemental (Dx) o LED o HBLED. La última carga elemental (Dn) no dispone de interruptores, por lo que para cada grupo de módulos interruptores habrá un interruptor menos que el número de módulos. Este caso es de más fácil realización práctica y permite que las cargas elementales D1-Dn se puedan cortocircuitar independientemente unos de otros (como en el caso de los módulos interruptores en paralelo con cada LED).

En la Figura 5 se observa el contenido armónico de la corriente inyectada a la red. Se dibuja la norma de inyección de armónicos en la red EN-61000-3-2 Class C, y se compara con el comportamiento del circuito dependiendo del número de módulos.

- 13 -

Así, con 5 módulos todavía hay alguna frecuencia (alrededor de 1000 y 1400 Hz) que no se cumple la normativa. Con 7 módulos, alrededor de 1600 y 1800 Hz se está muy cerca de los límites impuestos por la normativa, y con 9 módulos podemos ver que se cumple la normativa en su totalidad. Por ello, se selecciona un
5 número de módulos mayor que 3 y preferentemente mayor que 9.

En todos los ejemplos de realización propuestos en el caso de haber dibujado un diodo LED (cada ejemplo de carga elemental D_x), se considera posible insertar un array de LEDs o HBLEDs, tanto en serie como en paralelo entre ellos.
10

Efecto de la corriente pulsante en los HBLEDs:

Según la propuesta de esta patente, los HBLEDs operan de forma conmutada durante la mitad del período, y lo hacen con corriente constante cuando están
15 conectados.

Además, variar la luminiscencia modificando el valor medio de corriente conlleva variaciones en el color, mientras que la corriente pulsante permite un control más preciso del color.
20

REIVINDICACIONES

1. Método de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de diodos LED, en donde el sistema está alimentado por una fuente de corriente alterna (ca) y comprende,
- 5 - un modulo convertidor ca/cc (1), que convierte la fuente de corriente alterna en corriente continua,
- al menos un módulo convertidor cc/cc (3) conectado al módulo convertidor ca/cc, para la alimentación de una o más cargas elementales,
- 10 - una pluralidad de módulos interruptores (4) susceptibles de ser conectados y desconectados por respectivas señales de control, y
- un sistema de control generador de las referidas señales de control que producen la conexión o desconexión de las cargas elementales (D1-Dn),
- 15 el método comprendiendo las siguientes etapas,
- discretizar la potencia a consumir por la carga (2) en una pluralidad de niveles, de modo que la potencia instantánea en la carga (2) se adapte a la potencia que la fuente de corriente alterna de entrada puede suministrar, la discretización comprendiendo,
- 20 o generar señales de control que producen la conexión o desconexión de una secuencia de módulos interruptores (4) con un decalaje en el tiempo a lo largo del ciclo de tensión de la fuente de corriente alterna (ca), en donde la conexión de un módulo interruptor (4) produce el crecimiento en un nivel de la potencia de entrada a la carga (2) en un escalón, y la desconexión de un módulo interruptor
- 25 (4) produce la disminución en un nivel de la potencia de entrada a la carga (2) en un escalón, y en donde el número de cargas elementales (D1-Dn) a gestionar es igual al número de niveles de discretización buscado de la potencia máxima a consumir por la carga (2), y
- 30 o sincronizar la generación de señales de control con la evolución de la potencia de la fuente de corriente alterna (ca) de alimentación del sistema,
- , y
- 35 - de tal modo que la conexión de un módulo interruptor (4) para producir el

- 15 -

crecimiento en un nivel de la potencia de entrada a la carga (2) supone la alimentación de una carga elemental adicional (Dx) previamente no alimentada y la desconexión de un módulo interruptor (4) para producir la disminución en un nivel de la potencia de entrada a la carga (2) supone retirar la alimentación de una carga elemental adicional (Dx) previamente alimentada.

2. Método de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de diodos LED, según la reivindicación 1, donde el ciclo de trabajo de cada carga elemental (Dx) es igual al 50%.
3. Método de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de diodos LED, según las reivindicaciones 1 y 2, donde la frecuencia de conexión de cada carga elemental (Dx) es el doble que la frecuencia de la fuente de corriente alterna (ca).
4. Método de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de LED, según una cualquiera de las reivindicaciones 1 a 3, donde el diodo LED es del tipo HBLED.
5. Método de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de LED, según una cualquiera de las reivindicaciones 1 a 4, donde la corriente de entrada al modulo convertidor ca/cc (1) es sinusoidal.
6. Sistema de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de diodos LED, en donde dicho sistema de alimentación está alimentado por una fuente de corriente alterna (ca) y comprende,
 - un modulo convertidor ca/cc (1), que convierte la fuente de corriente alterna (ca) en corriente continua,
 - al menos un módulo convertidor cc/cc (3) conectado al módulo convertidor ca/cc, para la alimentación de una o más cargas elementales,
 - una pluralidad de módulos interruptores (4) susceptibles de ser conectados y desconectados por respectivas señales de control, y

- 16 -

- un sistema de control generador de las referidas señales de control que producen la conexión o desconexión de las cargas elementales (D1-Dn),

caracterizado porque el sistema de control comprende,

5

- un módulo de sincronización referenciado a la fuente de corriente alterna (ca), y
- un módulo generador de señales de control, sincronizado con la fuente de corriente alterna (ca) por el referido módulo de sincronización,

10

en donde el módulo generador de señales de control está adaptado para discretizar la potencia máxima a consumir por la carga (2) en una pluralidad de niveles, de modo que la potencia instantánea en la carga (2) se adapte a la potencia que la fuente de corriente alterna (ca) de entrada puede suministrar, generando para ello señales de control que producen la conexión o desconexión de una secuencia de módulos interruptores (4) con un decalaje en el tiempo a lo largo del ciclo de tensión de la fuente de corriente alterna (ca), de modo que la conexión de un módulo interruptor (4) produce el crecimiento en un nivel de la potencia de entrada a la carga (2) en un escalón, y la desconexión de un módulo interruptor (4) produce la disminución en un nivel de la potencia de entrada a la carga (2) en un escalón, y

15

20

en donde el número de cargas elementales (D1-Dn) a gestionar es igual al número de niveles de discretización buscado de la potencia máxima a consumir por la carga(2).

25

7. Sistema de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de diodos LED, según la reivindicación 6, donde los diodos LED son del tipo HBLED.

30

8. Sistema de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de diodos LED, según cualquiera de las reivindicaciones 6 ó 7, que comprende:

- una pluralidad de módulos convertidores cc/cc (3.1 a 3.n),
- al menos igual número de módulos interruptores (4.x) en paralelo con una

35

- 17 -

carga elemental (Dx) que módulos convertidores cc/cc (3), donde dichos módulos interruptores (4) se conectan a los módulos convertidores cc/cc (3), y

- donde dichos módulos convertidores cc/cc (3) se disponen en paralelo entre sí.

9. Sistema de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de diodos LED, según cualquiera de las reivindicaciones 6 ó 7, que comprende:

- un único módulo convertidor cc/cc (3),
- una pluralidad de módulos interruptores (4.1 a 4.n) en paralelo con unas cargas elementales (D1-Dn), y
- donde las cargas elementales (D1-Dn) se disponen en serie entre sí y conectadas al módulo convertidor cc/cc (3).

10. Sistema de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de LED, según cualquiera de las reivindicaciones 6 o 7, que comprende

- un único módulo convertidor cc/cc (3),
- n cargas elementales (D1-Dn) en serie entre sí, conectadas al convertidor cc/cc (3),
- un primer grupo de interruptores (4.1a-4.(n-1)a) con un terminal común (9) conectado al módulo convertidor cc/cc (3),
- un segundo grupo de interruptores (4.1b-4.(n-1)b) con un terminal común (10) conectado al módulo convertidor cc/cc (3), y
- el otro terminal de cada interruptor (4.xa, 4.xb) está conectado a la salida de la carga elemental Dx.

11. Sistema de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de LED, según cualquiera de las reivindicaciones 6 a 10 donde el número de cargas elementales (D1-Dn) es mayor que 3 y preferentemente, mayor que 9.

12. Sistema de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de LED, según cualquiera de las

- 18 -

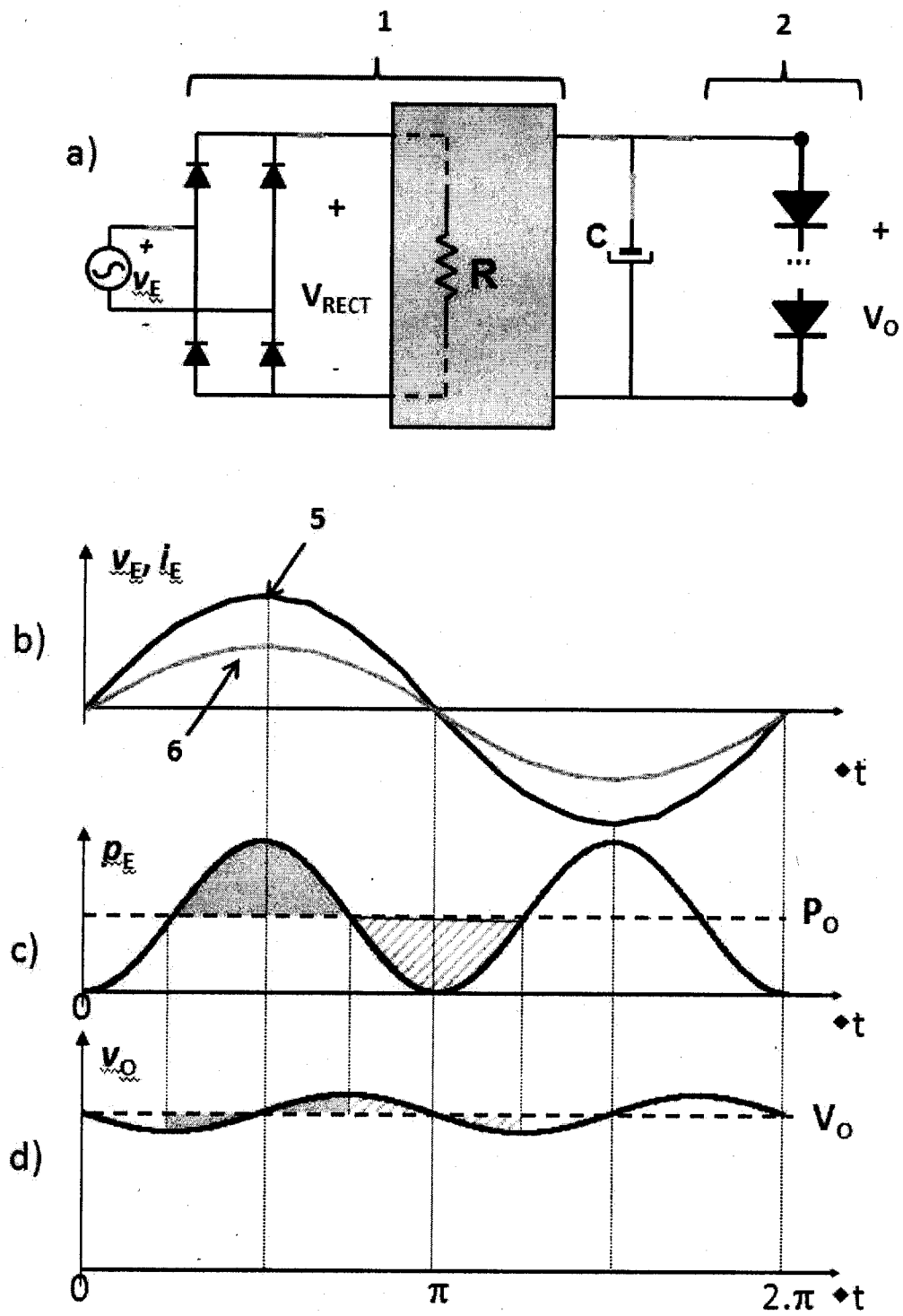
reivindicaciones 6 a 11, donde en cada carga elemental (Dx), en el caso de haber más de un LED, éstos están conectados en serie.

- 5 13. Sistema de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de LED, según cualquiera de las reivindicaciones 6 a 11, donde en cada carga elemental (Dx), en el caso de haber más de un LED, éstos están conectados en paralelo.
- 10 14. Sistema de alimentación de una carga (2) constituida por una pluralidad de cargas elementales (D1-Dn), en particular de LED, según cualquiera de las reivindicaciones 6 a 13 donde se emplea un condensador de película, como medio de almacenamiento de energía.

- 1 / 4 -

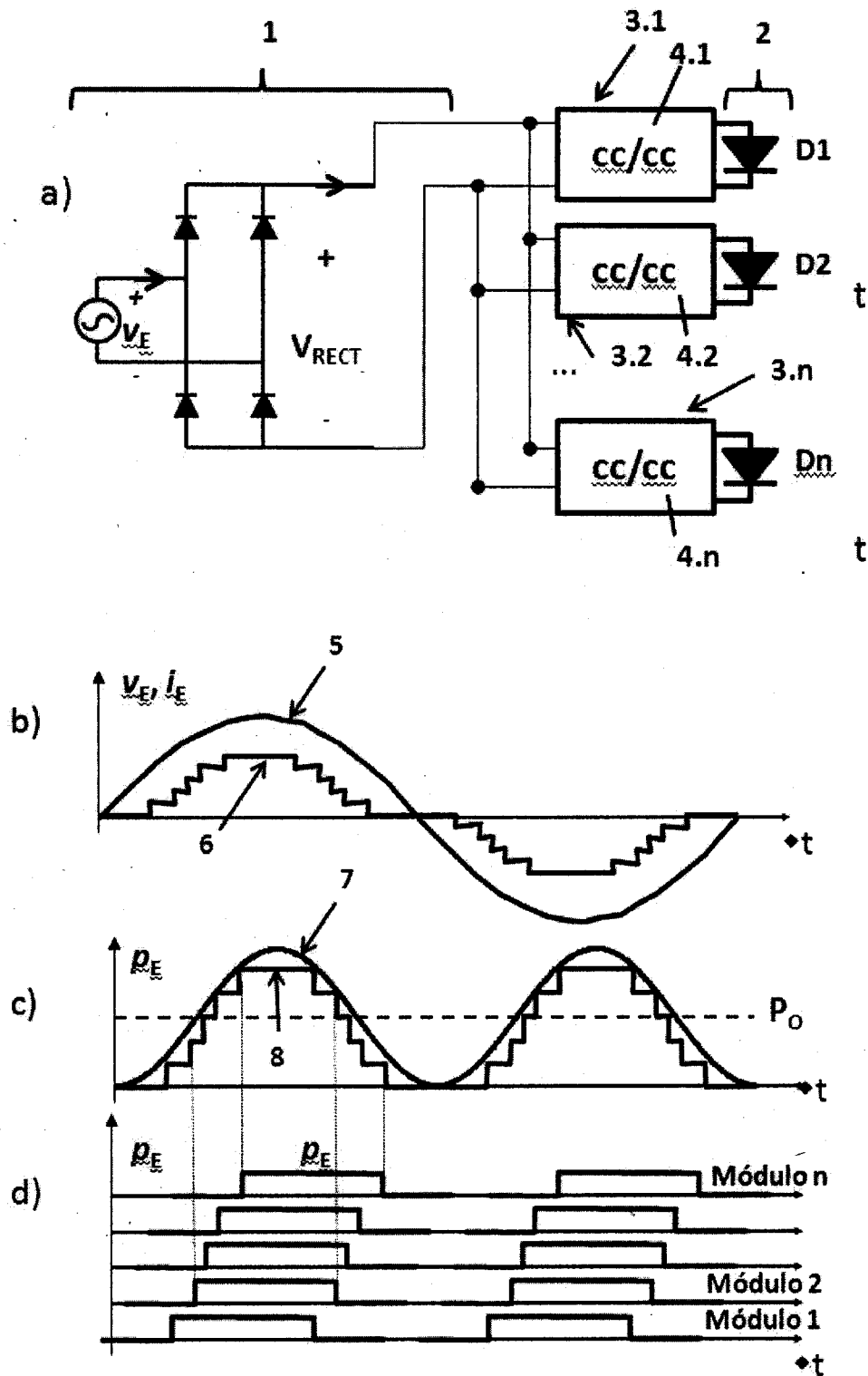
FIG. 1

(Estado de la técnica)



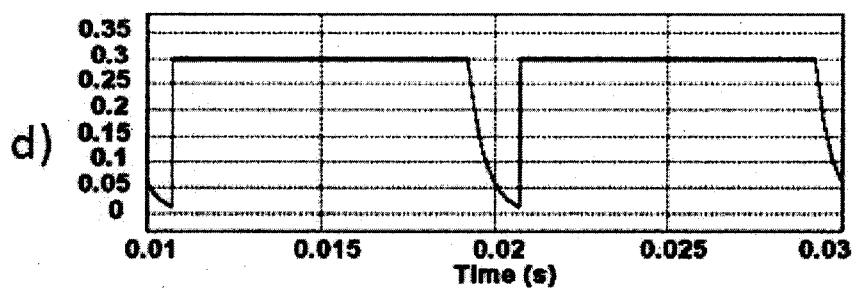
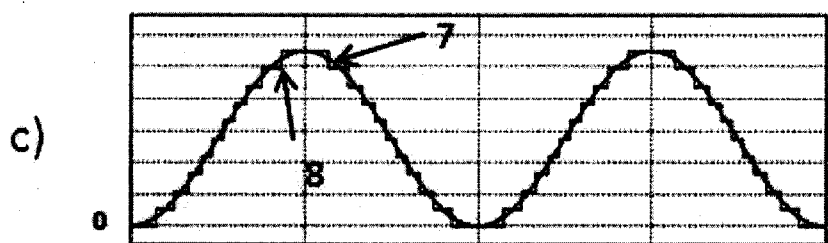
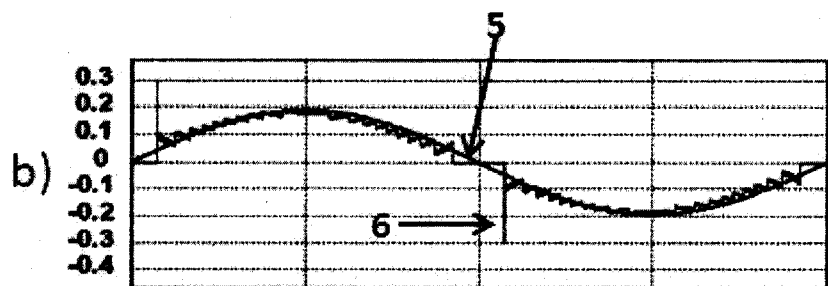
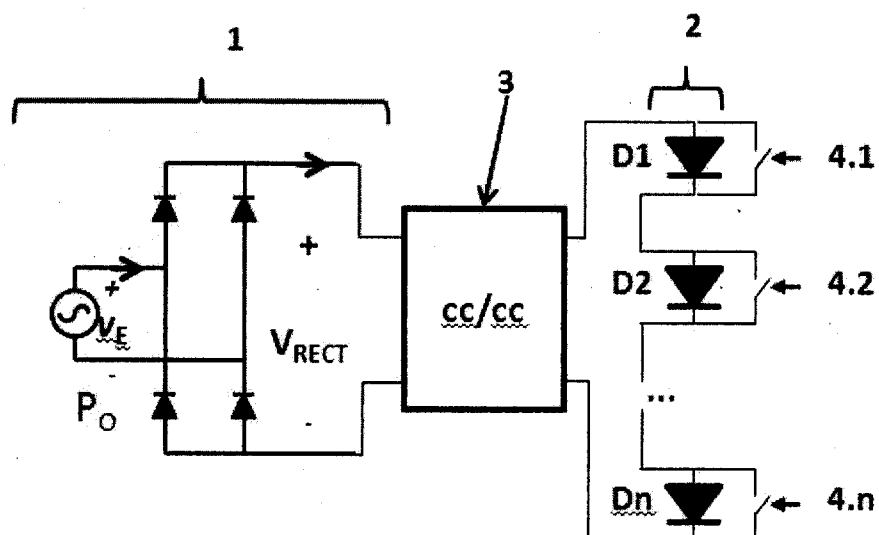
- 2 / 4 -

FIG. 2



- 3 / 4 -

FIG. 3



- 4 / 4 -

FIG. 4

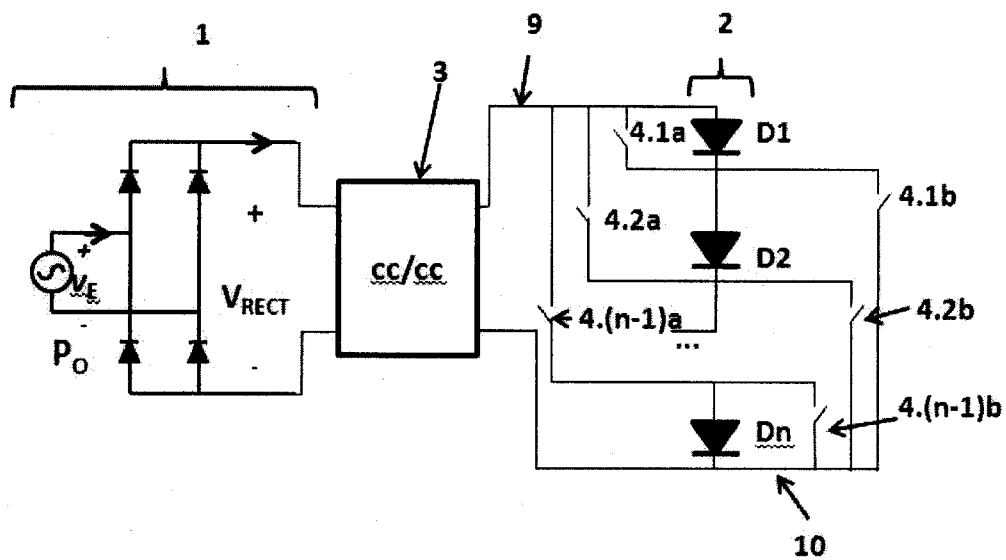
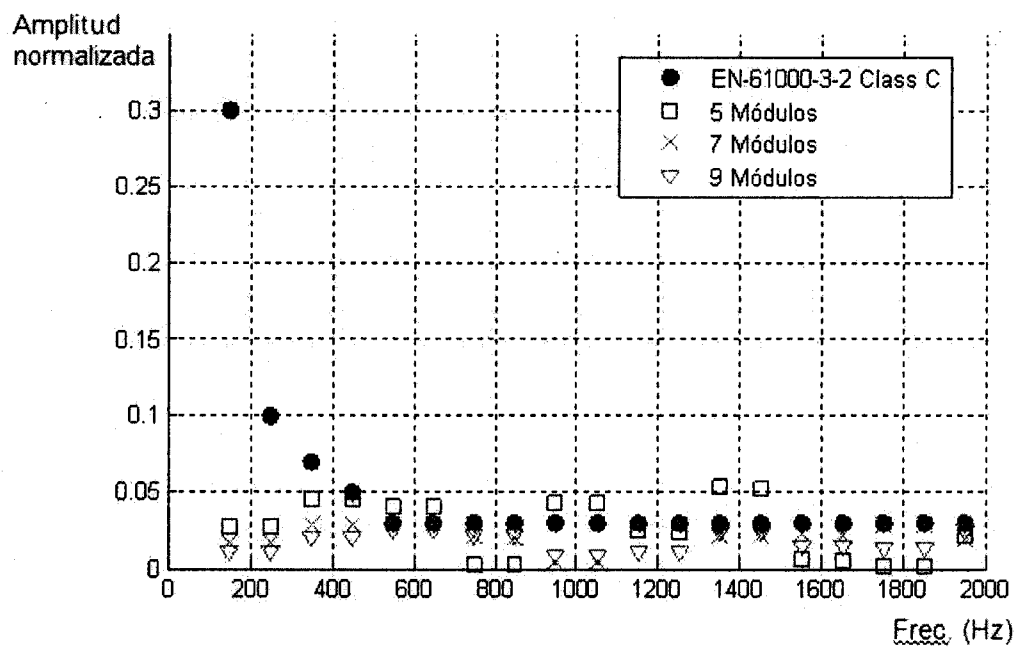


FIG. 5



INTERNATIONAL SEARCH REPORT

International application No.
PCT/ES2012/000053

A. CLASSIFICATION OF SUBJECT MATTER

G09G3/32 (2006.01)

H05B33/08 (2006.01)

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

G09G, H05B

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

EPODOC, INVENES, IEEE

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
P,X	Zumel, P. et al., "HBLED Driving Strategy with Reduced Storage Capacitor Based on Load Modularization," Applied Power Electronics Conference and Exposition (APEC), 2011 Twenty-Sixth Annual IEEE , vol., no., pp.728-734, 6-11 March 2011 doi: 10.1109/APEC.2011.5744677	1-14
Y	US 6989807 B2 (CHIANG JOHNSON) 24/01/2006, description; figures.	1,3-9,11-14
A		2,10
Y	WO 2007035883 A2 (MICRO DEVICES CORP CALIFORNIA ET AL.) 29/03/2007, description; figures.	1,3-9,11-14
A		2,10

☒ Further documents are listed in the continuation of Box C.

☒ See patent family annex.

* Special categories of cited documents:	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"A" document defining the general state of the art which is not considered to be of particular relevance.	
"E" earlier document but published on or after the international filing date	
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"O" document referring to an oral disclosure use, exhibition, or other means.	"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other documents , such combination being obvious to a person skilled in the art
"P" document published prior to the international filing date but later than the priority date claimed	"&" document member of the same patent family

Date of the actual completion of the international search
06/07/2012

Date of mailing of the international search report
(12/07/2012)

Name and mailing address of the ISA/

Authorized officer
M. López Sábater

OFICINA ESPAÑOLA DE PATENTES Y MARCAS
Paseo de la Castellana, 75 - 28071 Madrid (España)
Facsimile No.: 91 349 53 04

Telephone No. 91 3495385

INTERNATIONAL SEARCH REPORT

International application No.
PCT/ES2012/000053

C (continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of documents, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	US 7202608 B2 (ROBINSON SHANE P ET AL.) 10/04/2007, abstract; description; column 1, line 1 - column 10, line 47.	1-4
A	WO 2009055821 A1 (LIGHTING SCIENCE GROUP CORP ET AL.) 30/04/2009, abstract.	1,3
A	US 2010052552 A1 (KIMURA KENGO) 04/03/2010, description; paragraph [0007].	1,14
A	Supertext Inc. HV9910DB5 "Universal Input, Phase Dimmable, Single High Brightness LED Driver" 2005URL: http://blog.dianyuan.com/blog/u/64/1208995953.pdf	1-4

INTERNATIONAL SEARCH REPORT

International application No.

Information on patent family members

PCT/ES2012/000053

Patent document cited in the search report	Publication date	Patent family member(s)	Publication date
EP1001489 AB	17.05.2000	EP19990121990 DE19851956 AC DE19932740 AC AT258723 T ES2214795 T	10.11.1999 08.06.2000 01.02.2001 15.02.2004 16.09.2004
----- DE102004040792 AB -----	----- 14.04.2005 -----	----- DE20313285 U -----	----- 30.09.2004 -----
US6254422 B	03.07.2001	EP0899818 AB EP19980115981 DE19736739 A DE19838008 AB AT228722 T DK899818 T ES2184181 T	03.03.1999 25.08.1998 04.03.1999 25.03.1999 15.12.2002 03.03.2003 01.04.2003
----- GB1471506 A -----	----- 27.04.1977 -----	----- NONE -----	----- ----- -----

INFORME DE BÚSQUEDA INTERNACIONAL

Solicitud internacional n°

PCT/ES2012/000053

A. CLASIFICACIÓN DEL OBJETO DE LA SOLICITUD

G09G3/32 (2006.01)

H05B33/08 (2006.01)

De acuerdo con la Clasificación Internacional de Patentes (CIP) o según la clasificación nacional y CIP.

B. SECTORES COMPRENDIDOS POR LA BÚSQUEDA

Documentación mínima buscada (sistema de clasificación seguido de los símbolos de clasificación)

G09G, H05B

Otra documentación consultada, además de la documentación mínima, en la medida en que tales documentos formen parte de los sectores comprendidos por la búsqueda

Bases de datos electrónicas consultadas durante la búsqueda internacional (nombre de la base de datos y, si es posible, términos de búsqueda utilizados)

EPODOC, INVENES, IEEE

C. DOCUMENTOS CONSIDERADOS RELEVANTES

Categoría*	Documentos citados, con indicación, si procede, de las partes relevantes	Relevante para las reivindicaciones n°
P,X	Zumel, P. et al., "HBLED Driving Strategy with Reduced Storage Capacitor Based on Load Modularization," Applied Power Electronics Conference and Exposition (APEC), 2011 Twenty-Sixth Annual IEEE , vol., no., pp.728-734, 6-11 March 2011 doi: 10.1109/APEC.2011.5744677	1-14
Y	US 6989807 B2 (CHIANG JOHNSON) 24/01/2006, descripción; figuras.	1,3-9,11-14
A		2,10
Y	WO 2007035883 A2 (MICRO DEVICES CORP CALIFORNIA ET AL.) 29/03/2007, descripción; figuras.	1,3-9,11-14
A		2,10

☒ En la continuación del recuadro C se relacionan otros documentos

☒ Los documentos de familias de patentes se indican en el anexo

* Categorías especiales de documentos citados:	"T" documento ulterior publicado con posterioridad a la fecha de presentación internacional o de prioridad que no pertenece al estado de la técnica pertinente pero que se cita por permitir la comprensión del principio o teoría que constituye la base de la invención.
"A" documento que define el estado general de la técnica no considerado como particularmente relevante.	"X" documento particularmente relevante; la invención reivindicada no puede considerarse nueva o que implique una actividad inventiva por referencia al documento aisladamente considerado.
"E" solicitud de patente o patente anterior pero publicada en la fecha de presentación internacional o en fecha posterior.	"Y" documento particularmente relevante; la invención reivindicada no puede considerarse que implique una actividad inventiva cuando el documento se asocia a otro u otros documentos de la misma naturaleza, cuya combinación resulta evidente para un experto en la materia.
"L" documento que puede plantear dudas sobre una reivindicación de prioridad o que se cita para determinar la fecha de publicación de otra cita o por una razón especial (como la indicada).	"&" documento que forma parte de la misma familia de patentes.
"O" documento que se refiere a una divulgación oral, a una utilización, a una exposición o a cualquier otro medio.	
"P" documento publicado antes de la fecha de presentación internacional pero con posterioridad a la fecha de prioridad reivindicada.	

Fecha en que se ha concluido efectivamente la búsqueda internacional.
06/07/2012

Fecha de expedición del informe de búsqueda internacional.
12 de julio de 2012 (12/07/2012)

Nombre y dirección postal de la Administración encargada de la búsqueda internacional
OFICINA ESPAÑOLA DE PATENTES Y MARCAS
Paseo de la Castellana, 75 - 28071 Madrid (España)
N° de fax: 91 349 53 04

Funcionario autorizado
M. López Sábater
N° de teléfono 91 3495385

INFORME DE BÚSQUEDA INTERNACIONAL

Solicitud internacional nº
PCT/ES2012/000053

C (Continuación). DOCUMENTOS CONSIDERADOS RELEVANTES		
Categoría *	Documentos citados, con indicación, si procede, de las partes relevantes	Relevante para las reivindicaciones nº
A	US 7202608 B2 (ROBINSON SHANE P ET AL.) 10/04/2007, resumen; descripción; columna 1, línea 1 - columna 10, línea 47.	1-4
A	WO 2009055821 A1 (LIGHTING SCIENCE GROUP CORP ET AL.) 30/04/2009, resumen.	1,3
A	US 2010052552 A1 (KIMURA KENGO) 04/03/2010, descripción; párrafo [0007].	1,14
A	Supertext Inc. HV9910DB5 "Universal Input, Phase Dimmable, Single High Brightness LED Driver" 2005 URL:http://blog.dianyuan.com/blog/u/64/1208995953.pdf	1-4

INFORME DE BÚSQUEDA INTERNACIONAL

Informaciones relativas a los miembros de familias de patentes

Solicitud internacional nº

PCT/ES2012/000053

Documento de patente citado en el informe de búsqueda	Fecha de Publicación	Miembro(s) de la familia de patentes	Fecha de Publicación
EP1001489 AB	17.05.2000	EP19990121990 DE19851956 AC DE19932740 AC AT258723 T ES2214795 T	10.11.1999 08.06.2000 01.02.2001 15.02.2004 16.09.2004
----- DE102004040792 AB -----	----- 14.04.2005 -----	----- DE20313285 U -----	----- 30.09.2004 -----
US6254422 B	03.07.2001	EP0899818 AB EP19980115981 DE19736739 A DE19838008 AB AT228722 T DK899818 T ES2184181 T	03.03.1999 25.08.1998 04.03.1999 25.03.1999 15.12.2002 03.03.2003 01.04.2003
----- GB1471506 A -----	----- 27.04.1977 -----	----- NINGUNO -----	----- ----- -----