

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】令和1年5月16日(2019.5.16)

【公開番号】特開2018-191308(P2018-191308A)

【公開日】平成30年11月29日(2018.11.29)

【年通号数】公開・登録公報2018-046

【出願番号】特願2018-129068(P2018-129068)

【国際特許分類】

H 04 W	74/02	(2009.01)
H 04 W	16/28	(2009.01)
H 04 W	72/04	(2009.01)
H 04 W	84/12	(2009.01)
H 04 B	7/0452	(2017.01)
H 04 L	27/26	(2006.01)
H 04 J	1/00	(2006.01)
H 04 L	1/16	(2006.01)

【F I】

H 04 W	74/02	
H 04 W	16/28	1 3 0
H 04 W	72/04	1 3 2
H 04 W	84/12	
H 04 B	7/0452	1 0 0
H 04 L	27/26	1 1 0
H 04 J	1/00	
H 04 L	1/16	

【手続補正書】

【提出日】平成31年4月8日(2019.4.8)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

複数のデバイスが第1の能力を有すると決定することと、

前記複数のデバイスの第1のセットの各々からの第1の即時応答を懇請する第1のマルチユーザ(MU)パケットを生成すること、ここにおいて、前記第1のMUパケットは、スペシャルフレームを備え、前記スペシャルフレームは、前記第1の即時応答を送るためにマルチユーザ(MU)多入力多出力(MIMO)、または周波数分割多元接続(FDMA)を使用するための第1の応答タイプをデバイスの前記第1のセットの各々に示し、前記スペシャルフレームは、前記第1の応答タイプインジケーションが前記第1の即時応答のためにMU MIMOまたはMU FDMAを使用することを示す場合、前記第1の即時応答のためにMU MIMOまたはMU FDMAを使用する1つまたは複数のパラメータを示す、と、

前記複数のデバイスの第2のセットの各々からの第2の即時応答を懇請する第2のMUパケットを生成すること、ここにおいて、前記複数のデバイスの前記第2のセットのうちの少なくとも1つは、前記複数のデバイスの前記第1のセットと異なり、前記第2のMUパケットは、前記第1のMUパケットとは異なる、と

を行うように構成された処理システムと、

送信のために前記第1のMUパケットと前記第2のMUパケットとを出力するように構成された第1のインターフェース、ここにおいて、前記第2のMUパケットは、前記第2の応答タイプインジケーションが前記第2の即時応答のためにMU-MIMOまたはMU-FDMAを使用することを示す場合、前記第2の即時応答を送るためにMU-MIMOまたはMU-FDMAを使用するための第2の応答タイプを前記デバイスの第2のセットの各々に示す別のスペシャルフレームを備え、前記別のスペシャルフレームは、前記第2の即時応答を送るために使用する1つまたは複数のパラメータを示す、と、

前記第1の即時応答と前記第2の即時応答とを取得するように構成された第2のインターフェース、ここにおいて、前記第2の即時応答は、前記第1の即時応答の後に取得され、前記第1の即時応答は、同時に取得され、前記第2の即時応答は、同時に取得され、前記第1のインターフェースは、ロック確認応答(BA)を出力するようにさらにを備え、前記BAは、前記第1の即時応答と前記第2の即時応答が正常に受信されたかどうかを確認応答する、と

を備える、ワイヤレス通信のための装置。

【請求項2】

前記第1の能力は、MU多入力多出力(MU-MIMO)または周波数分割多元接続(FDMA)のうちの少なくとも1つのためのサポートを備える、

請求項1に記載の装置。

【請求項3】

前記第1の即時応答は、デバイスの前記第1のセットの各々からの第1のMU-MIMOまたはMU-FDMAデータフレームを備え、前記第2の即時応答は、デバイスの前記第2のセットの各々からの第2のMU-MIMOまたはMU-FDMAデータフレームを備える、

請求項1に記載の装置。

【請求項4】

前記インターフェースは、MU-MIMOまたはMU-FDMAを使用してグループキヤストまたは送信のために前記BAを出力するように構成される、

請求項1に記載の装置。

【請求項5】

前記第2のMUパケット中のビットは、前記第2の即時応答を懇請する、

請求項1に記載の装置。

【請求項6】

前記ビットは、逆方向許可(RDG)を備える、

請求項5に記載の装置。

【請求項7】

前記第2のMUパケットは、前記第1のMUパケットに関連するトークン番号に一致するトークン番号を有する、

請求項1に記載の装置。

【請求項8】

前記デバイスの第1のセットと前記デバイスの第2のセットとは、同じである、

請求項1に記載の装置。

【請求項9】

前記デバイスの第1のセットと前記デバイスの第2のセットとは、異なる、

請求項1に記載の装置。

【請求項10】

前記スペシャルフレームは、前記デバイスの第1のセットと前記デバイスの第2のセットとを示す、

請求項1に記載の装置。

【請求項11】

前記スペシャルフレームは、前記デバイスの第1のセットと前記デバイスの第2のセッ

トとの順序を示す、

請求項 1_0 に記載の装置。

【請求項 1_2】

前記第 2 の M U パケットは、前記デバイスの第 1 のセットまたは前記デバイスの第 2 のセットが前記即時応答を送信することができるかどうかを示すカウンタを含む、

請求項 1 に記載の装置。

【請求項 1_3】

前記第 1 の M U パケットは、前記複数デバイスのうちの第 3 のセットからの第 3 の即時応答を懇請する、

請求項 1 に記載の装置。

【請求項 1_4】

前記第 2 の M U パケットは、他のスペシャルフレームを備え、

前記他のスペシャルフレームは、前記第 2 の即時応答を送るために M U M I M O 、または M U F D M A を使用するための応答タイプをデバイスの前記第 2 のセットの各々に示す、

請求項 1 に記載の装置。

【請求項 1_5】

前記スペシャルフレームは、前記デバイスの第 2 のセットがスケジュールされるかどうかを示す、

請求項 1 に記載の装置。

【請求項 1_6】

前記第 1 の M U パケットを生成することは、前記スペシャルフレームをそれの中に含む M U 多入力多出力 (M I M O) アグリゲート媒体アクセス制御 (M A C) プロトコルデータユニット (A - M P D U) を生成することを備える、

請求項 1 に記載の装置。

【請求項 1_7】

前記第 1 の即時応答は、デバイスの前記第 1 のセットの各々からの第 1 の M U M I M O または M U F D M A データフレームを備え、各 M U M I M O または M U F D M A データフレームは、前記スペシャルフレームを含む前記 M U M I M O A - M P D U が正常に受信されたかどうか示す確認応答 (A C K) を備える、

請求項 1_6 に記載の装置。

【請求項 1_8】

前記第 2 の M U パケットは、デバイスの前記第 2 のセットの各々のための M U 多入力多出力 (M I M O) アグリゲート媒体アクセス制御 (M A C) プロトコルデータユニット (A - M P D U) を備え、各 M U M I M O A - M P D U は、前記第 1 の即時応答が前記第 1 のセット中の前記デバイスのうちの 1 つから正常に受信されたかどうかを示す確認応答 (A C K) を含む、

請求項 1 に記載の装置。

【請求項 1_9】

前記複数のデバイスが前記第 1 の能力を有すると決定することは、前記複数のデバイスの各々から、前記第 1 の能力のためのサポートを示す情報要素 (I E) を受信することを備える、

請求項 1 に記載の装置。

【請求項 2_0】

複数のデバイスが第 1 の能力を有すると決定することと、

前記複数のデバイスの第 1 のセットの各々からの第 1 の即時応答を懇請する第 1 のマルチユーナ (M U) パケットを生成すること、ここにおいて、前記第 1 の M U パケットは、スペシャルフレームを備え、前記スペシャルフレームは、前記第 1 の即時応答を送るためにマルチユーナ (M U) 多入力多出力 (M I M O) 、または周波数分割多元接続 (F D M A) を使用するための応答タイプをデバイスの前記第 1 のセットの各々に示し、前記スペ

シャルフレームは、前記第1の応答タイプインジケーションが前記第1の即時応答のためにMU MIMOまたはMUFDMAを使用することを示す場合、前記第1の即時応答を送るために使用する1つまたは複数のパラメータを示す、と、

前記複数のデバイスの第2のセットの各々からの第2の即時応答を懇請する第2のMUパケットを生成すること、ここにおいて、前記複数のデバイスの前記第2のセットのうちの少なくとも1つは、前記複数のデバイスの前記第1のセットと異なり、前記第2のMUパケットが前記第1のMUパケットとは異なる、と、

送信のために前記第1のMUパケットと前記第2のMUパケットとを出力すること、ここにおいて、前記第2のMUパケットは、前記第2の応答タイプインジケーションが前記第2の即時応答のためにMU MIMOまたはMUFDMAを使用することを示す場合、前記第2の即時応答を送るためにMU MIMOまたはMUFDMAを使用するための第2の応答タイプを前記デバイスの第2のセットの各々に示す別のスペシャルフレームを備え、前記別のスペシャルフレームは、前記第2の即時応答を送るために使用する1つまたは複数のパラメータを示す、と、

前記第1の即時応答と前記第2の即時応答とを取得すること、ここにおいて、前記第2の即時応答は、前記第1の即時応答の後に取得され、前記第1の即時応答は、同時に取得され、前記第2の即時応答は、同時に取得される、と、

送信のためのロック確認応答(BA)を出力すること、前記BAは、前記第1の即時応答と前記第2の即時応答が正常に受信されたかどうかを確認応答する、と
を備える、ワイヤレス通信のための方法。

【請求項21】

複数のデバイスが第1の能力を有すると決定するための手段と、

前記複数のデバイスの第1のセットの各々からの第1の即時応答を懇請する第1のマルチユーザ(MU)パケットを生成するための手段、ここにおいて、前記第1のMUパケットは、スペシャルフレームを備え、前記スペシャルフレームは、前記第1の応答タイプインジケーションが前記第1の即時応答のためにマルチユーザ(MU)多入力多出力(MIMO)またはMU周波数分割多元接続(FDMA)を使用することを示す場合、前記第1の即時応答を送るために前記MU MIMO、または前記MUFDMAを使用するための応答タイプをデバイスの前記第1のセットの各々に示し、前記スペシャルフレームは、前記第1の即時応答を送るために使用する1つまたは複数のパラメータを示す、と、

前記複数のデバイスの第2のセットの各々からの第2の即時応答を懇請する第2のMUパケットを生成するための手段、ここにおいて、前記複数のデバイスの前記第2のセットのうちの少なくとも1つは、前記複数のデバイスの前記第1のセットと異なり、前記第2のMUパケットが前記第1のMUパケットとは異なる、と、

送信のために前記第1のMUパケットと前記第2のMUパケットとを出力するための手段、ここにおいて、前記第2のMUパケットは、前記第2の応答タイプインジケーションが前記第2の即時応答のためにMU MIMOまたはMUFDMAを使用することを示す場合、前記第2の即時応答を送るためにMU MIMOまたはMUFDMAを使用するための第2の応答タイプを前記デバイスの第2のセットの各々に示す別のスペシャルフレームを備え、前記別のスペシャルフレームは、前記第2の即時応答を送るために使用する1つまたは複数のパラメータを示す、と、

前記第1の即時応答と前記第2の即時応答とを取得するための手段、ここにおいて、前記第2の即時応答は、前記第1の即時応答の後に取得され、前記第1の即時応答は、同時に取得され、前記第2の即時応答は、同時に取得される、と、

送信のためのロック確認応答(BA)を出力するための手段、前記BAは、前記第1の即時応答と前記第2の即時応答が正常に受信されたかどうかを確認応答する、と
を備える、ワイヤレス通信のための装置。

【請求項22】

複数のデバイスが第1の能力を有すると決定することと、

前記複数のデバイスの第1のセットの各々からの第1の即時応答を懇請する第1のマ

ルチユーザ（ M U ）パケットを生成すること、ここにおいて、前記第 1 の M U パケットは、スペシャルフレームを備え、前記スペシャルフレームは、前記第 1 の即時応答を送るためにマルチユーザ（ M U ）多入力多出力（ M I M O ）、または周波数分割多元接続（ F D M A ）を使用するための応答タイプをデバイスの前記第 1 のセットの各々に示し、前記スペシャルフレームは、前記第 1 の応答タイプインジケーションが前記第 1 の即時応答のために M U M I M O または M U F D M A を使用することを示す場合、前記第 1 の即時応答を送るために使用する 1 つまたは複数のパラメータを示す、と、

前記複数のデバイスの第 2 のセットの各々からの第 2 の即時応答を懇請する第 2 の M U パケットを生成すること、ここにおいて、前記複数のデバイスの前記第 2 のセットのうちの少なくとも 1 つは、前記複数のデバイスの前記第 1 のセットと異なり、前記第 2 の M U パケットが前記第 1 の M U パケットとは異なる、と

を行うように構成された処理システムと、

前記第 1 の M U パケットと前記第 2 の M U パケットとを送信するように構成された送信機、ここにおいて、前記第 2 の M U パケットは、前記第 2 の応答タイプインジケーションが前記第 2 の即時応答のために M U M I M O または M U F D M A を使用することを示す場合、前記第 2 の即時応答を送るために M U M I M O または M U F D M A を使用するための第 2 の応答タイプを前記デバイスの第 2 のセットの各々に示す別のスペシャルフレームを備え、前記別のスペシャルフレームは、前記第 2 の即時応答を送るために使用する 1 つまたは複数のパラメータを示す、と、

前記第 1 の即時応答と前記第 2 の即時応答とを受信するように構成された受信機、ここにおいて、前記第 2 の即時応答は、前記第 1 の即時応答の後に受信され、前記第 1 の即時応答は、同時に受信され、前記第 2 の即時応答は、同時に受信され、前記送信機は、送信のためのブロック確認応答（ B A ）を出力するようにさらに構成され、前記 B A は、前記第 1 の即時応答と前記第 2 の即時応答が正常に受信されたかどうかを確認応答する、と

を備える、アクセスポイント（ A P ）。