

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 2 区分

【発行日】平成 19 年 3 月 1 日 (2007.3.1)

【公表番号】特表 2002-537640 (P2002-537640A)

【公表日】平成 14 年 11 月 5 日 (2002.11.5)

【出願番号】特願 2000-599247 (P2000-599247)

【国際特許分類】

H 0 5 K 9/00 (2006.01)

H 0 4 M 1/02 (2006.01)

H 0 4 Q 7/32 (2006.01)

【F I】

H 0 5 K 9/00 E

H 0 5 K 9/00 D

H 0 4 M 1/02 C

H 0 4 B 7/26 V

【手続補正書】

【提出日】平成 18 年 12 月 13 日 (2006.12.13)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】請求項 10

【補正方法】変更

【補正の内容】

【請求項 10】

前記壁 (106) の前記側壁 (108a、108b) は、ほぼ平行である請求項 9 記載の電子装置。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】請求項 18

【補正方法】変更

【補正の内容】

【請求項 18】

電子基板上 (11) に配置された細長い導電装着パッド (22) と、

前記導電装着パッド (22) に固定された細長い導電壁 (106) を含み、

前記導電壁は、テーパ端部 (110) に終結する一対の対向側面 (108a、108b) を含み、前記テーパ端部 (110) の断面積は、前記導電装着パッド (22) へ向かう方向に減少し、前記導電装着パッド (22) に関して空洞 (115a) を画定し、前記テーパ端部 (110) は、前記空洞 (115a) 内に配置される半田 (24) を介して前記導電装着パッド (22) へ固定される電子基板。