

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 7 部門第 3 区分
 【発行日】平成 18 年 8 月 24 日 (2006.8.24)

【公開番号】特開 2000-69326 (P2000-69326A)

【公開日】平成 12 年 3 月 3 日 (2000.3.3)

【出願番号】特願 平 11-211498

【国際特許分類】

H 0 4 N 5/16 (2006.01)

H 0 4 N 3/18 (2006.01)

H 0 4 N 5/59 (2006.01)

【F I】

H 0 4 N 5/16 Z

H 0 4 N 3/18 D

H 0 4 N 5/59

【手続補正書】

【提出日】平成 18 年 7 月 10 日 (2006.7.10)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】 カラー映像を表示させるために各陰極線管駆動 IC を経て各陰極線管のカソードに結合された出力と各 A K B 入力信号を受信する入力とを具備したビデオ信号処理 IC であって、

前記陰極線管駆動 IC は各カソード電流を表わす信号を供給する各出力端子を有するものである、前記ビデオ信号処理 IC と、

前記カソード電流を表わす信号を前記ビデオ信号処理 IC の A K B 入力に供給するインタフェース回路と、を含み、

前記インタフェース回路は、

前記カソード電流を表わす信号の少なくとも 1 つに応答して負荷電圧を発生する負荷回路と、

前記負荷電圧に応答して前記負荷回路に漏れ補正電流を供給する漏れ補正回路であって、垂直リトレースパルス期間中に前記負荷回路の出力電圧を基準電位と比較して漏れ指示信号を供給するキード比較器を含む前記漏れ補正回路と、

前記キード比較器に結合されていて、前記漏れ指示信号に応答して漏れ補正電流を前記負荷回路に帰還する制御可能な電流源と、を含むものである、表示システムにおける A K B インタフェース回路。

【請求項 2】 前記漏れ指示信号を前記制御可能な電流源に結合し、前記漏れ指示信号を平滑化するフィルタ手段をさらに含む、請求項 1 に記載の回路。

【請求項 3】 前記制御可能な電流源が、

第 1 の方向の一定電流を前記負荷回路に供給する固定電流源と、

逆方向の可変電流を前記負荷回路に供給する可変電流源とを含み、前記可変電流源が、前記キード比較器から前記漏れ指示信号を受信するために結合された制御入力を有する、請求項 1 に記載の回路。

【請求項 4】 前記漏れ指示信号を前記制御可能な電流源の前記制御入力に結合し、前記漏れ指示信号を平滑化するフィルタ手段をさらに含む、請求項 3 に記載の回路。

【請求項 5】 前記負荷電圧に応答して、前記ビデオ信号処理 IC の前記 A K B 入力に

印加するためにその振幅およびDCレベルをシフトさせる振幅スケーリング/レベル・シフト回路をさらに含む、請求項4に記載の回路。

【請求項6】 前記負荷回路が、最初に前記カソード電流を示す信号を結合して前記負荷電圧を形成した後に、前記ビデオ信号処理ICに印加される前記負荷電圧の漏れ補正を行う回路手段を含む、請求項4に記載の回路。

【請求項7】 前記カソード電流を示す信号がそれぞれ、別個の漏れ補正回路にそれぞれ結合された別個の負荷回路に印加され、前記別個の漏れ補正回路がそれぞれ漏れ補正済みカソード電流を示す信号を提供する出力を有する装置であって、

各負荷回路からの前記漏れ補正済み出力電流を結合して、前記信号処理ICの前記AKB入力に印加される前記AKB制御電圧を生成する手段をさらに含む、請求項4に記載の回路。