

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】令和1年5月30日(2019.5.30)

【公表番号】特表2018-518763(P2018-518763A)

【公表日】平成30年7月12日(2018.7.12)

【年通号数】公開・登録公報2018-026

【出願番号】特願2017-562279(P2017-562279)

【国際特許分類】

G 06 F 13/36 (2006.01)

G 06 F 13/42 (2006.01)

G 06 F 13/38 (2006.01)

【F I】

G 06 F 13/36 520C

G 06 F 13/36 520Z

G 06 F 13/42 350B

G 06 F 13/38 340A

【手続補正書】

【提出日】平成31年4月19日(2019.4.19)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

アナログ構成要素を備えるオーディオ構成要素と、
通信バスに結合し、それからクロック信号を受け取るように構成された通信バスインターフェースと、
前記通信バスインターフェースから前記クロック信号を受け取るように構成された周波数分割器と、

アクティブなレジスタバンクおよびパッシブなレジスタバンクであって、前記パッシブなレジスタバンクが、前記通信バスインターフェースからデータを受け取るように構成される、アクティブなレジスタバンクおよびパッシブなレジスタバンクと、

前記周波数分割器に動作可能に結合された制御システムであって、マスタから、次の周波数シフトに関する命令を含むコマンドを受け取ることと、
前記受け取ったコマンドに基づいて、前記アナログ構成要素の周波数要件を判定し、

かつ、前記判定された周波数要求を前記パッシブなレジスタバンクに記憶することと、

前記アクティブなレジスタバンクを介して、前記周波数要件を満たすように前記通信バスインターフェースからの前記クロック信号を分割するための前記周波数分割器の使用を命令することであって、前記制御システムが、前記マスタからbank_switchコマンドを受信すると、前記パッシブなレジスタバンクを前記アクティブなレジスタバンクにし、その逆も行うように構成される、命令することと、

前記分割されたクロック信号を受け取るように前記アナログ構成要素を設定することと

を行うように構成された制御システムとを備える、スレーブデバイス。

【請求項2】

前記オーディオ構成要素が、マイクロフォンおよびスピーカからなるグループから選択

される、請求項1に記載のスレーブデバイス。

【請求項3】

前記パッシブなレジスタバンクがパッシブなクロック分割レジスタを備え、前記アクティブなレジスタバンクがアクティブなクロック分割レジスタを備える、請求項1に記載のスレーブデバイス。

【請求項4】

前記パッシブなクロック分割レジスタおよび前記アクティブなクロック分割レジスタに結合されたマルチプレクサであって、前記アクティブなクロック分割レジスタから前記周波数分割器に情報を提供するように構成されたマルチプレクサをさらに備える、請求項3に記載のスレーブデバイス。

【請求項5】

集積回路(IC)内に統合された請求項1に記載のスレーブデバイス。

【請求項6】

セットトップボックス、エンターテインメントユニット、ナビゲーションデバイス、通信デバイス、固定ロケーションデータユニット、モバイルロケーションデータユニット、モバイルフォン、セルラーフォン、コンピュータ、ポータブルコンピュータ、デスクトップコンピュータ、携帯情報端末(PDA)、モニタ、コンピュータモニタ、テレビジョン、チューナ、ラジオ、衛星ラジオ、音楽プレーヤ、デジタル音楽プレーヤ、ポータブル音楽プレーヤ、デジタルビデオプレーヤ、ビデオプレーヤ、デジタルビデオディスク(DVD)プレーヤ、およびポータブルデジタルビデオプレーヤからなるグループから選択されるデバイスに組み込まれる、請求項1に記載のスレーブデバイス。

【請求項7】

スレーブデバイスを制御するための方法であって、

マスタから、次の周波数シフトに関する命令を含むコマンドを受け取るステップと、
前記受け取ったコマンドに基づいて、スレーブデバイスのアナログ構成要素の周波数要件を判定し、かつ、前記判定された周波数要件を前記スレーブデバイスのパッシブなレジスタバンクに記憶するステップと、

前記スレーブデバイスのアクティブなレジスタバンクを介して、前記周波数要件を満たすように通信バスインターフェースからのクロック信号を分割するための周波数分割器の使用を命令するステップと、

前記分割されたクロック信号を受け取るように前記アナログ構成要素を設定するステップと、

前記通信バスインターフェースからデータを受け取り、かつ、前記アクティブなレジスタバンクと前記パッシブなレジスタバンクとの間で切り替えるステップと
を備える、方法。

【請求項8】

パッシブなクロック分割レジスタのクロック分割値を前記パッシブなレジスタバンクに記憶するステップをさらに備える、請求項7に記載の方法。

【請求項9】

前記周波数分割器を制御するために、マルチプレクサを使用して、パッシブなクロック分割レジスタに記憶された値と、アクティブなクロック分割レジスタに記憶された値との間で切り替えるステップをさらに備える、請求項7に記載の方法。