

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

**特許第4168660号**  
**(P4168660)**

(45) 発行日 平成20年10月22日 (2008.10.22)

(24) 登録日 平成20年8月15日 (2008.8.15)

(51) Int.Cl.

F I

**H05B 41/392 (2006.01)**

H05B 41/392 L

**G02F 1/133 (2006.01)**

G02F 1/133 535

**H05B 41/24 (2006.01)**

H05B 41/24 G

H05B 41/24 U

請求項の数 4 (全 12 頁)

(21) 出願番号 特願2002-131226 (P2002-131226)  
 (22) 出願日 平成14年5月7日 (2002.5.7)  
 (65) 公開番号 特開2003-323994 (P2003-323994A)  
 (43) 公開日 平成15年11月14日 (2003.11.14)  
 審査請求日 平成17年4月27日 (2005.4.27)

(73) 特許権者 000005821  
 松下電器産業株式会社  
 大阪府門真市大字門真1006番地  
 (74) 代理人 100097445  
 弁理士 岩橋 文雄  
 (74) 代理人 100109667  
 弁理士 内藤 浩樹  
 (74) 代理人 100109151  
 弁理士 永野 大介  
 (72) 発明者 木田 和重  
 大阪府茨木市松下町1番1号 株式会社松  
 下エーヴィシー・テクノロジー内  
 (72) 発明者 安部 秀喜  
 大阪府茨木市松下町1番1号 株式会社松  
 下エーヴィシー・テクノロジー内  
 最終頁に続く

(54) 【発明の名称】 放電灯点灯装置

(57) 【特許請求の範囲】

【請求項1】

表示画像の垂直同期信号に同期し輝度設定値に応じた第1の周波数のPWMパルスが発生させ、前記第1の周波数のPWMパルスより高い第2の周波数のPWMパルスが発生させ、前記第1の周波数のPWMパルスと前記第2の周波数のPWMパルスの論理積の結果に基づいて高圧交流電流に変換し冷陰極線管を駆動させる放電灯点灯装置であって、輝度設定用の第1のPWMパルスより予め設定した所定量遅らせたタイミングで、前記陰極線管に流れる電流のピーク値を検出し、前記検出の結果に基づいて前記第2のPWMパルスのデューティ比を制御することを特徴とする放電灯点灯装置。

【請求項2】

冷陰極線管と、表示画像の垂直同期信号に同期し輝度設定値に応じた第1の周波数のPWMパルスを出力する第1のPWMパルス発生部と、前記PWMパルス発生部1の周波数より高い第2の周波数のPWMパルスが発生する第2のPWMパルス発生部と、前記冷陰極線管に流れる電流を交流電圧に変換したのち整流を行い直流電圧に変換する管電流検出回路と、前記管電流検出回路の出力する信号を平滑するLPF回路と、前記第1のPWMパルス発生部の出力を一定時間遅らせる遅延回路と、前記遅延回路が出力するタイミングにおける前記LPF回路の出力電圧と予め与えられた管電流設定値を比較し比較の結果に基づいて前記第2のPWMパルス発生部を制御する比較器と、前記第1のPWMパルス発生部と第2のPWMパルス発生部の出力を受け取り論理積を出力するAND回路と、入力された直流電圧を前記AND回路の出力パルスに基づき断続させるスイッチ回路と、前記

10

20

スイッチ回路の出力を受け取り高圧交流電流に変換するインバーター回路と、前記冷陰極線管と前記インバーター回路の間に挿入し電流を安定化させるためのバラストコンデンサとを備えたことを特徴とする放電灯点灯回路。

【請求項 3】

第 1 の P W M パルスによって冷陰極線管が点灯するオン期間の初めの一定期間の間、第 2 の周波数の P W M パルスは通常より小さなデューティのパルスを出力することを特徴とする請求項 1 記載の放電灯点灯装置。

【請求項 4】

冷陰極線管と、表示画像の垂直同期信号に同期し輝度設定値に応じた第 1 の周波数の P W M パルスを出力する第 1 の P W M パルス発生部と、前記 P W M パルス発生部 1 の周波数より高い第 2 の周波数を発生する正弦波発生器と、前記正弦波発生器の出力を制御信号に基づき利得を可変させる可変利得増幅器と、前記可変利得増幅器の出力を受け取り、正弦波の電圧が正の期間は入力振幅に応じたデューティー比で第 3 の P W M パルスを出力し、電圧が負の期間は入力振幅に応じたデューティー比で第 4 の P W M パルスを出力し、前記第 3、及び第 4 の P W M パルスは前記第 1 の周波数の P W M パルスに応じてオン・オフされるよう制御を行う第 3 の P W M パルス発生部と、前記第 1 の P W M パルス発生部の出力を一定時間遅らせる遅延回路と、前記遅延回路が出力するタイミングにおける前記 L P F 回路の出力電圧と予め与えられた管電流設定値を比較し比較の結果に基づいて前記第 2 の可変利得増幅器を制御する比較器と、一次巻き線の間中タップより直流電源を提供し、両端をスイッチングさせることで、2 次巻き線側に高圧交流電流を発生させ、前記冷陰極線管を駆動するトランスと、前記冷陰極線管に流れる電流を交流電圧に変換したのち整流を行い直流電圧に変換する管電流検出回路と、前記管電流検出回路の出力する信号を平滑する L P F 回路と、前記第 3 の P W M 発生部が出力する第 3 の P W M パルスを受け取りトランスの一次巻き線的一方をスイッチングする第 2 のスイッチ回路と、前記第 3 の P W M 発生部が出力する第 4 の P W M パルスを受け取りトランスの一次巻き線の残り一方をスイッチングする第 3 のスイッチ回路と、前記トランスと前記冷陰極線管の間に挿入し電流を安定化させるためのバラストコンデンサとを備えたことを特徴とする放電灯点灯回路。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、光源として冷陰極線管を用いた映像機器（例えば液晶テレビ）において、特に調光範囲を広く取ることが出来るバースト調光回路を備えた放電灯点灯回路の改良に関するものである。

【0002】

【従来の技術】

一般に、液晶表示パネルには、光源として冷陰極線管が用いられている。そして管に流れる電流（管電流）を制御することで、発光輝度を制御している。管電流の制御方法として主に、インバーター回路に加える電圧を制御することで管に流れるピーク電流値を制御する電流調光方式と、インバーター回路の動作を断続させて管に流れる平均電流値を制御するバースト調光方式が用いられている。

【0003】

従来の管電流の制御方法の一つとして、特開 2002 - 43088 号公報に開示されたものと類似の放電灯点灯回路の構成を図 8 に示す。図 8 において、61 は冷陰極線管、59 はロイヤー回路により構成され高圧交流電圧を発生させるインバーター回路、57 は前記インバーター回路の動作を断続させるためのスイッチ回路、60 は負性抵抗である前記冷陰極線管 61 の動作を安定させる為のインピーダンスであるバラストコンデンサー、62 は前記冷陰極線管に流れる交流電流を電圧値に変換し整流および平滑化を行う管電流検出部、58 は前記管電流検出部 62 より信号をサンプリングおよびホールドを行うサンプリングホールド回路、66 は管電流制御の基準となる基準電圧源、55 は前記サンプルホールド回路よりの電圧と前記サンプルホールド回路 58 の信号の差を出力する演算増幅器

、54は前記演算増幅器55の出力と輝度設定値を加算する加算器、51はPWM制御の基準となる三角波を発生させる三角波発生器、52は前記三角波発生器51と前記加算器54の出力を比較し前記スイッチ回路57と前記サンプルホールド回路を制御してバースト調光を行う為のPWMパルスが発生させる比較器である。

【0004】

従来例の動作を図9を用いて説明する。図9において(a)は三角波発生器の出力波形、(b)は放電管の発光輝度を設定するための輝度設定値、(c)は演算増幅器55の出力、(d)は加算器54の出力、(e)は比較器52の出力である。

【0005】

インバーター回路59は一次電源によって動作し、比較器52の出力によりスイッチ回路57にて動作を断続させられ、冷陰極線管61には(f)のような電流が流れ、電流検出部62によって電圧に変換、整流および平滑化される。サンプルホールド回路58は比較器52の出力を比較器52の出力パルスでサンプルホールドする。

【0006】

演算増幅器55は管電流の基準値となる基準電源56とサンプルホールド回路の出力電圧の差をとり、基準電源56よりサンプルホールド回路の出力が大きければ出力値が大きく、逆に小さければ出力が小さくなり、加算器54の出力もそれに伴い増減する。この結果、輝度設定値より管電流が大きければインバーター回路59の動作時間が短くなり、逆に小さければ長くなる。このように冷陰極線管61に流れる平均電流を輝度設定値の応じた値に制御する事ができる。

【0007】

しかし、インバーター回路59の動作を断続する事は出来るが、電源電圧を制御する手段が無い放電管に流れるピーク電流を制御する事は出来ない。

【0008】

【発明が解決しようとする課題】

冷陰極線管に流れる電流のピーク値と、発光効率および寿命は密接な関係があるため、平均電流のみならずピーク電流を管理する必要がある。しかし、従来の放電灯点灯回路では、管電流のピーク値を管理する事が出来ないという課題があった。また、バースト調光の為のPWMパルスと表示画像が非同期であるため、表示する画像パターンによっては画面にチラツキが発生するという課題があった。

【0009】

本発明は前記課題に鑑み、管電流のピーク値を正確に管理でき、さらにチラツキの発生しない、放電灯点灯装置を提供するものである。

【0010】

【発明の実施の形態】

本発明の請求項1に記載の放電灯点灯装置は、放電管に流れる電流の平均値を制御する第1のPWMを表示画像の垂直同期信号に同期させることで画面のちらつきを抑制することが出来、ピーク値を制御する第2のPWMパルスによるループの管電流の検出タイミングを第1のPWMパルス開始時よりある一定時間後とすることで、管電流検出を安定して行うことが出来るため、放電管の発光効率向上および長寿命化を図る事ができる。

【0011】

本発明の請求項2に記載の放電灯点灯装置は、請求項1に記載した装置を、より具体的な例で示したものである。

【0012】

本発明の請求項3に記載の放電灯点灯装置は、PWMパルス発生部2がPWMパルス発生部1よりのパルス開始時よりある一定期間のあいだ出力デューティを小さくし出力し、突入電流を抑える事によってトランスから発生する音を抑制することを特徴とするものである。

【0014】

本発明の請求項4に記載の放電灯点灯装置は、インバーター回路に発振回路ではなくス

10

20

30

40

50

イッチング回路を用いる事で、電力ロスおよび部品の発熱を抑えた事の特徴とする。

【 0 0 1 6 】

以下に、本発明の一実施の形態について、図 1、図 2 を用いて説明する。

【 0 0 1 7 】

( 実施の形態 1 )

図 1 において、9 は冷陰極線管、1 は輝度設定値に応じたデューティー比のパルスを表示画像の垂直同期信号に同期して発生させる第 1 の P W M パルス発生部、2 は前記第 1 の P W M パルス発生回路 1 よりの出力を一定時間遅らせる遅延回路、4 は前記第 1 の P W M パルス発生部より高い周波数で P W M パルスを発生する第 2 の P W M パルス発生部、6 は入力 1 次電源をスイッチングすることにより電圧を制御するスイッチ回路、7 は前記スイッチ回路 6 の出力電圧より高圧交流電圧を発生させるロイヤール回路により構成されたインバーター回路、8 は負性抵抗である前記冷陰極線管 9 の動作を安定させる為のインピーダンスであるバラストコンデンサである。

10

【 0 0 1 8 】

10 は前記冷陰極線管 9 に流れる電流を電圧値に変換し整流を行う管電流検出部、11 は前記管電流検出部よりの出力を平滑化するローパスフィルター回路（以下 L P F 回路と記し）、3 は前記 L P F 回路 11 よりの出力と管電流設定値を前記遅延回路 2 よりのタイミングで比較しその結果に基づいて前記第 2 の P W M パルス発生部の出力デューティーを制御する比較器、5 は前記第 1 の P W M パルス発生部と前記第 2 の P W M パルス発生部の理論積をとり前記スイッチ回路 6 を駆動する A N D 回路である。

20

【 0 0 1 9 】

図 2 を用いて動作を説明する。図 2 において信号 a は第 1 の P W M パルス発生部の出力信号、信号 b は第 2 の P W M パルス発生部の出力信号、信号 d はスイッチ回路の出力電圧、信号 e は L P F 回路の出力信号、信号 g は比較器の出力信号である。

【 0 0 2 0 】

第 1 の P W M パルス発生部より表示画像の垂直同期信号に同期し輝度設定値に応じたデューティー比のパルス a が出力される。A N D 回路により信号 a と信号 b の理論積がとられ信号 a がハイの間だけ信号 b の信号がスイッチ回路に入力される。これによって信号 b のデューティー比で決まる電圧が信号 a がハイの期間だけ、スイッチ回路 6 より信号 d のように出力される。

30

【 0 0 2 1 】

インバーター回路 7 は電圧信号 d により動作して冷陰極線管 9 を駆動し、信号 e のような電流を流す。インバーター回路 7 にかかる電圧はインバーター回路 7 の持つインダクタ成分により信号 d のように立ち上がりが緩やかであるため、管電流検出信号 e が安定するまでには時間がかかる。このため比較器は遅延回路 2 により一定時間遅らせたタイミング f で管電流検出信号 e と基準値を比較し、基準値より小さければ第 2 の P W M パルス発生部の出力デューティーが大きくなるように制御する（図 2 g）。同様に基準値より大きければデューティーを小さくなるよう制御する。

【 0 0 2 2 】

インバーター回路 7 にかかる電圧は第 2 の P W M パルス発生部 4 の出力のみに依存し、動作時間は第 1 の P W M 発生部 1 の出力にのみ依存するため、冷陰極線管 9 に流れる電流のピーク値を一定にしたまま発光輝度（平均電流）を制御できる。また、管電流のサンプリングおよび制御を第 1 の P W M パルス発生回路より一定時間遅らせた後に行うことで安定した制御を行う事ができる。

40

【 0 0 2 3 】

しかしインバーター回路 7 にロイヤール式の発振回路を用いており、2 つのスイッチングトランジスタが同時に O N する期間およびトランジスタが飽和状態でない期間が発生するため、電力効率の低下および回路部品の温度上昇という課題がある。

【 0 0 2 4 】

なお、本実施の形態例において装置をアナログ回路を用いて構成しているが、マイクロコ

50

ンピューターおよびデジタル回路にて構成しても良い事は言うまでも無い。

【 0 0 2 6 】

また、遅延回路 2 の遅延時間を一定としたが、可変できるようにしても良いことは言うまでもよい。

【 0 0 2 7 】

また、スイッチ回路がインバーター回路の正電源側をスイッチングするものとしているが、グランド側でスイッチングしても良いことは言うまでも無い。

【 0 0 2 8 】

( 実施の形態 2 )

図 3 において、9 は冷陰極線管、1 は輝度設定値に応じたデューティー比のパルスを表示画像の垂直同期信号に同期して発生させる第 1 の P W M パルス発生部、2 は前記第 1 の P W M パルス発生回路 1 より出力を一定時間遅らせる遅延回路、4 は前記第 1 の P W M パルス発生部より高い周波数でまた第 1 の P W M パルス発生部の出力開始より一定期間の間は小さなデューティー比のパルスを発生する第 2 の P W M パルス発生部、6 は入力 1 次電源をスイッチングすることにより電圧を制御するスイッチ回路、7 は前記スイッチ回路 6 の出力電圧より高圧交流電圧を発生させるロイヤー回路により構成されたインバーター回路である。

【 0 0 2 9 】

8 は負性抵抗である前記冷陰極線管 9 の動作を安定させる為のインピーダンスであるバラストコンデンサー、10 は前記冷陰極線管 9 に流れる電流を電圧値に変換し整流を行う管電流検出部、11 は前記管電流検出部よりの出力を平滑化するローパスフィルター回路(以下 L P F 回路と呼ぶ)、3 は前記 L P F 回路 11 より出力と管電流設定値を前記遅延回路 2 よりタイミングで比較しその結果に基づいて前記第 2 の P W M パルス発生部の出力デューティーを制御する比較器、5 は前記第 1 の P W M パルス発生部と前記第 2 の P W M パルス発生部の理論積をとり前記スイッチ回路 6 を駆動する A N D 回路である。

【 0 0 3 0 】

図 4 を用いて動作を説明する、図 4 において信号 a は第 1 の P W M パルス発生部 1 の出力信号、信号 b は第 2 の P W M パルス発生部 4 の出力信号、信号 c は A N D 回路 5 の出力信号、信号 d はスイッチ回路 6 の出力電圧、信号 e は L P F 回路 11 の出力信号、信号 g は比較器 11 の出力信号である。

【 0 0 3 1 】

第 1 の P W M パルス発生部 1 より、表示画像の垂直同期信号に同期し輝度設定値に応じたデューティー比のパルス a が出力される。また、第 2 の P W M パルス発生部 4 は、第 1 の P W M パルス発生部 1 よりも高い周波数で P W M パルスを発し、且つ第 1 の P W M パルス発生部 1 が発するパルスの開始点からある一定時間の間だけはデューティー比の小さな P W M パルス b を出力する。A N D 回路 5 によりパルス a とパルス b の理論積がとられ、パルス a がハイの間だけパルス b の信号がスイッチ回路に入力される。これによってパルス b のデューティー比で決まる電圧がパルス a がハイの間だけ、スイッチ回路 6 より出力される。

【 0 0 3 2 】

パルス b の信号はパルス a の開始点より一定期間は小さく制御されるため、図 4 d のように立ち上がりの緩やかな電圧が出力される。インバーター回路 7 は電圧 d により動作して冷陰極線管 9 を駆動し図 4 e のような電流を流す。インバーター回路 7 にかかる電圧は図 4 d のように立ち上がりが緩やかであるため管電流検出値 ( e ) が安定するまでには時間がかかる。このため比較器は遅延回路 2 により一定時間遅らせたタイミング ( f ) で管電流検出信号 e と基準値を比較し基準値より小さければ第 2 の P W M パルス発生部 4 の出力デューティーが大きくなるように制御する ( 図 4 g )。同様に基準値より大きければデューティーを小さくなるよう制御する。

【 0 0 3 3 】

インバーター回路 7 にかかる電圧は第 2 の P W M パルス発生部 4 の出力のみに依存し、動

10

20

30

40

50

作時間は第 1 の P W M 発生部 1 の出力にのみ依存するため、冷陰極線管 9 に流れる電流のピーク値を一定にしたまま発光輝度（平均電流）を制御できる。また、管電流のサンプリングおよび制御を第 1 の P W M パルス発生回路より一定時間遅らせた後に行うことで安定した制御を行う事ができる。

【 0 0 3 4 】

このように、本実施の形態例では発光開始時に電圧を抑えることでインバーター回路 7 のトランスから発生する唸り音を抑制できるという効果を有する。

【 0 0 3 5 】

しかしインバーター回路にロイヤー式の発振回路を用いており、2つのスイッチングトランジスタが同時に O N する期間およびトランジスタが飽和状態でない期間が発生するため、電力効率の低下および回路部品の温度上昇という課題がある。

10

【 0 0 3 6 】

なお、本実施の形態例において装置をアナログ回路を用いて構成しているが、マイクロコンピュータおよびデジタル回路にて構成しても良い事は言うまでも無い。

【 0 0 3 7 】

また、第 2 の P W M 発生部 4 が第 1 の P W M 発生部の出力後、一定時間出力デューティを小さくするものとしたが、この時間を可変できるようにしても良いことは言うまでも無い。

【 0 0 3 8 】

また、遅延回路 2 の遅延時間を一定としたが、可変できるようにしても良いことは言うまでもよい。

20

【 0 0 3 9 】

また、スイッチ回路がインバーター回路の正電源側をスイッチングするものとしているが、グランド側でスイッチングしても良いことは言うまでも無い。

【 0 0 4 4 】

図 6 において、4 1 は冷陰極線管、3 1 は正弦波発生器、3 2 は輝度設定値に応じたデューティ比のパルスを表示画像の垂直同期信号に同期して発生させる第 1 の P W M パルス発生部、3 5 は前記第 1 の P W M パルス発生部 3 2 よりの信号を一定時間遅らせる遅延回路、3 3 は前記正弦波発生器 3 1 よりの信号の振幅を制御する可変利得増幅器、3 4 は前記可変利得増幅器 3 3 の出力を正の部分と負の部分に分離し各々その波高に応じたデューティ比のパルスを発生する第 2 の P W M パルス発生部、3 7 は前記第 2 の P W M パルス発生回路 3 4 より信号の正側の部分にてスイッチングを行うトランジスタ等により構成された第 1 のスイッチ回路、3 8 は前記第 2 の P W M パルス発生回路 3 4 より信号の負側の部分にてスイッチングを行うトランジスタ等により構成された第 2 のスイッチ回路である。

30

【 0 0 4 5 】

3 9 は前記スイッチ回路 1 とスイッチ回路 2 よりの出力より高圧交流電圧を発生させるトランス、4 0 は負性抵抗である前記冷陰極線管 4 1 の動作を安定させる為のインピーダンスであるバラストコンデンサー、4 2 は前記冷陰極線管 4 1 に流れる交流電流を電圧値に変換し整流を行う管電流検出部、3 3 は前記管電流検出部よりの出力を平滑化する L P F 回路、3 6 は前記 L P F 回路 3 3 の出力と管電流設定値を前記遅延回路 3 5 よりのパルスのタイミングで比較しその結果に基づいて前記可変利得増幅器 3 3 を制御する比較器である。

40

【 0 0 4 6 】

次に図 7 を用いて動作を説明する。図 7 において ( a ) は正弦波発生器 3 1 の出力信号、( b ) は可変利得増幅器 3 3 の出力信号、( c ) および ( d ) は第 2 の P W M パルス発生部の内部信号を示したものであり、( c ) は入力信号の正側を ( d ) は負側を取り出した物である。( e ) , ( f ) は第 2 の P W M パルス発生回路の出力信号を示したものである。

【 0 0 4 7 】

正弦波発生器 3 1 の出力信号 ( a ) は可変利得増幅器 3 3 により振幅制御される ( b ) 。

50

第2のPWM発生部は正弦波の上側と(c),下側(d)に分離し、またその波高値に応じたデューティ比のパルス(e),(f)を発生する。(e),(f)は第1のスイッチ回路37および第2のスイッチ回路38の駆動信号となる。第1のスイッチ回路37および第2のスイッチ回路38でスイッチングされた電流はトランス39により高圧交流電圧に変換され、バラストコンデンサ40を介して冷陰極線管41に供給される。冷陰極線管41に流れる電流は管電流検出部42により直流電圧に変換されLPF回路33により平滑化される(h)。

【0048】

第1のPWM発生部は表示画像の垂直同期信号に同期し輝度設定値に応じたデューティ比のパルスを発生し、第2のPWMパルス発生部の出力をON,OFFする。またこの出力は遅延回路35より一定時間遅らせて比較器36の比較タイミング信号となる。比較器36は前記LPF回路33の出力(h)と管電流設定値を比較し、管電流設定値より小さい場合は可変利得増幅器33の利得を大きくなるよう制御する(i)。同様に大きい場合は小さくなるように制御する。

10

【0049】

このように、インバータ回路にロイヤル回路を用いるのではなくスイッチングトランジスタを個々に制御するため、電力効率の向上および回路部品の発熱を抑制することができる。

【0050】

また、スイッチ素子が交流発生とピーク電流制御を兼用するため、大電力素子を減らすことができる。

20

【0051】

なお、本実施例において装置をアナログ回路を用いて構成しているが、マイクロコンピュータおよびデジタル回路にて構成しても良い事は言うまでも無い。

【0052】

なお、本実施例において、スイッチング素子としてトランジスタを用いているが、FETを用いても良い事は言うまでも無い。

【0053】

【発明の効果】

以上のように本発明によれば、放電管に流れるピーク電流値を安定して制御できるため、高効率かつ長寿命な放電灯点灯装置を提供することが可能となる。

30

【0054】

また、本発明によればPWMパルス発生部2がPWMパルス発生部1よりのパルス開始時よりある一定期間のあいだ出力デューティを小さくし出力し、突入電流を抑える事によってトランスから発生する音を抑制することのできる放電灯点灯装置を提供することが可能となる。

【0055】

また、本発明によれば、比較器が回路あるいは冷陰極線管の故障を検知し装置の動作を停止することのできる放電灯点灯装置を提供することが可能となる。

【0056】

40

また、本発明によれば、インバータ回路に発振回路ではなく、スイッチング回路を用いて電力ロスおよび部品の発熱をすることを抑えた放電灯点灯装置を提供することが可能となる。

【図面の簡単な説明】

【図1】本発明の第1の実施の形態である放電灯点灯装置の構成図

【図2】同装置の動作を説明する波形図

【図3】本発明の第2の実施の形態である放電灯点灯装置の構成図

【図4】同装置の動作を説明する波形図

【図5】本発明の実施の形態3による放電灯点灯装置の構成図

【図6】本発明の実施の形態4による放電灯点灯装置の構成図

50

【図 7】同装置の動作を説明する波形図

【図 8】従来の放電灯点灯装置の構成図

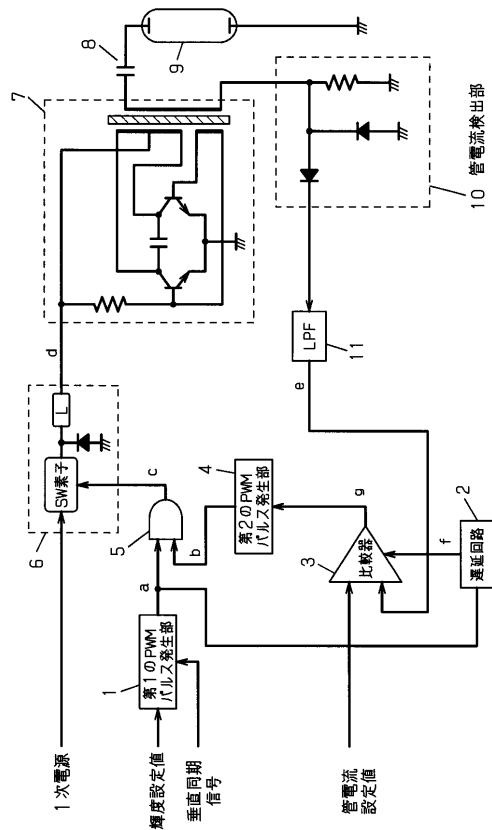
【図 9】同装置の動作を説明する波形図

【符号の説明】

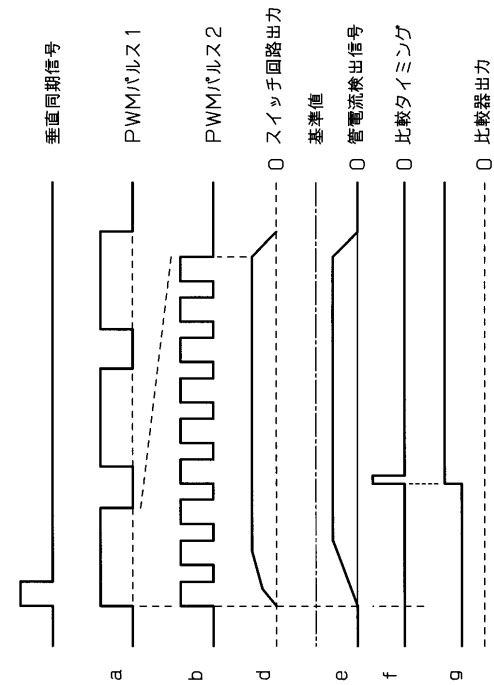
1	第 1 の P W M パルス発生部	
2	遅延回路	
3	比較器	
4	第 2 の P W M パルス発生部	
5	A N D 回路	
6	スイッチング部	10
7	インバーター回路	
8	バラストコンデンサ	
9	冷陰極線管	
10	管電流検出部	
11	ローパスフィルター ( L P F ) 回路	
20	差分器	
21	比較器	
31	正弦波発生器	
32	第 1 の P W M パルス発生部	
34	第 2 の P W M パルス発生部	20
35	遅延回路	
36	比較器	
37	第 1 のスイッチ回路	
38	第 2 のスイッチ回路	
39	トランス	
40	バラストコンデンサ	
41	冷陰極線管	
42	管電流検出部	
43	ローパスフィルター ( L P F ) 回路	
51	三角波発生器	30
52	従来の放電灯点灯装置における比較器	
53	チョークコイル	
54	加算器	
55	演算増幅回路	
56	基準電圧源	
57	従来の放電灯点灯装置におけるスイッチ回路	
58	サンプルホールド回路	
59	従来の放電灯点灯装置におけるインバーター回路	
60	従来の放電灯点灯装置におけるバラストコンデンサ	
61	冷陰極線管	40
62	従来の放電灯点灯装置における管電流検出回路	



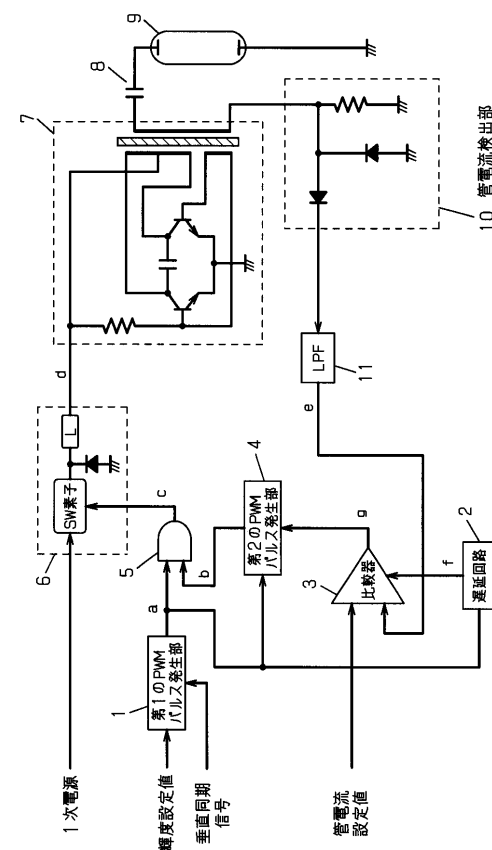
【図 1】



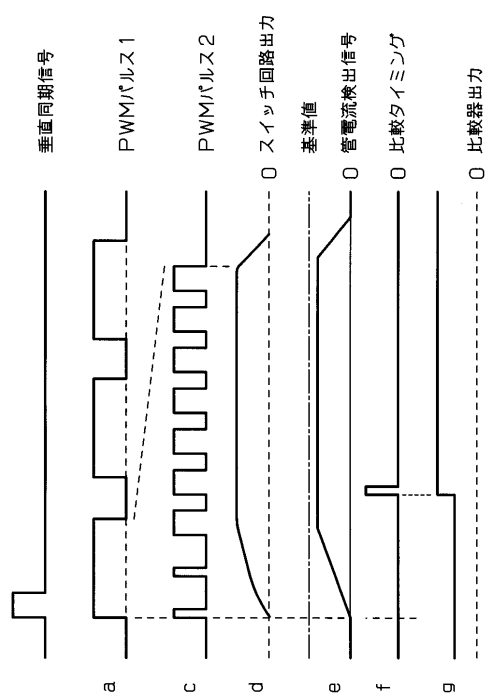
【図 2】



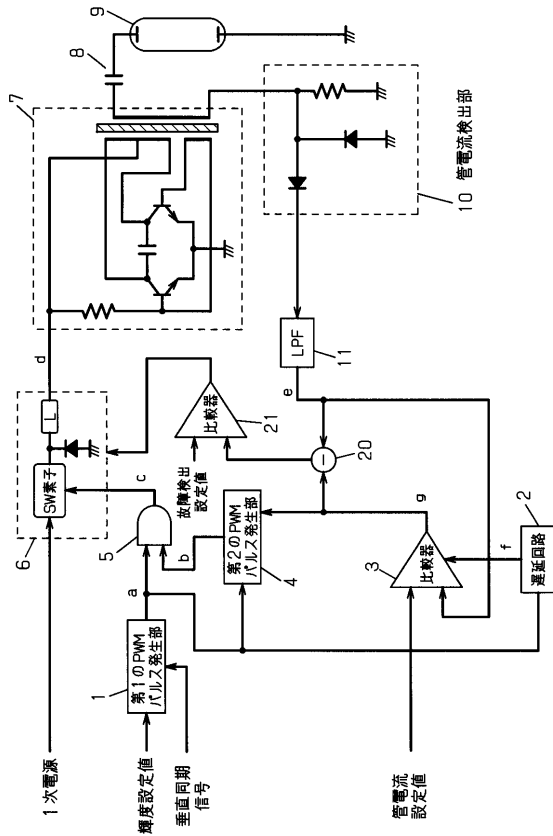
【図 3】



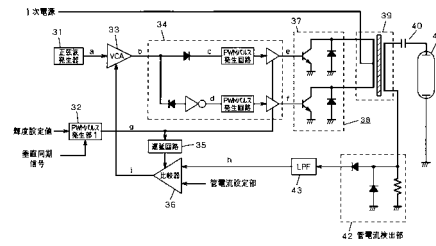
【図 4】



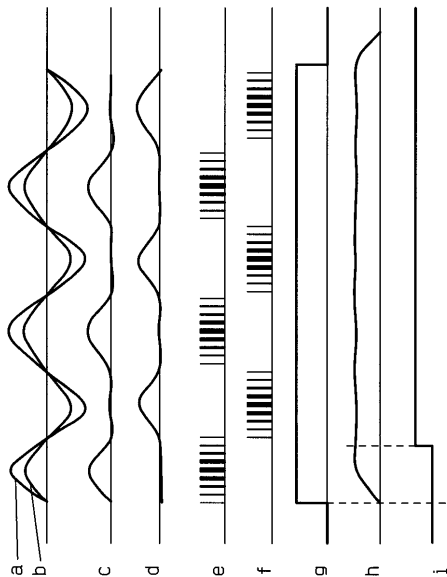
【 図 5 】



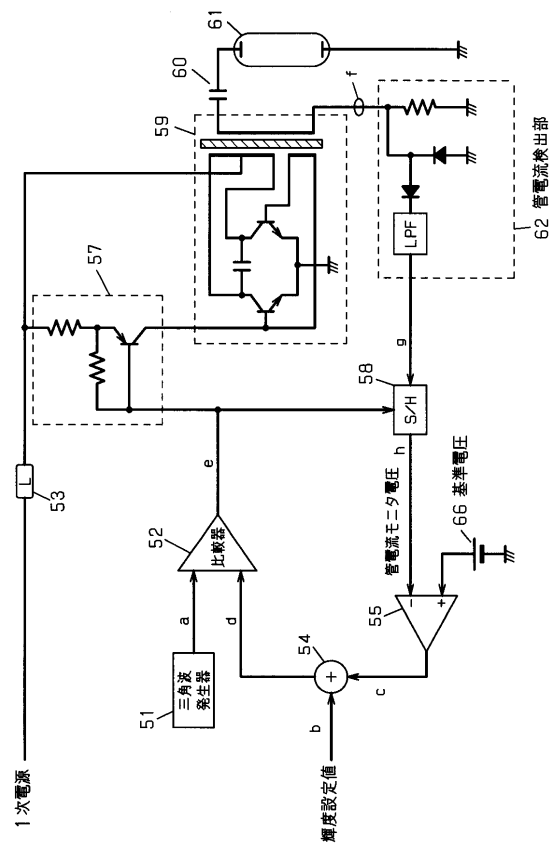
【 図 6 】



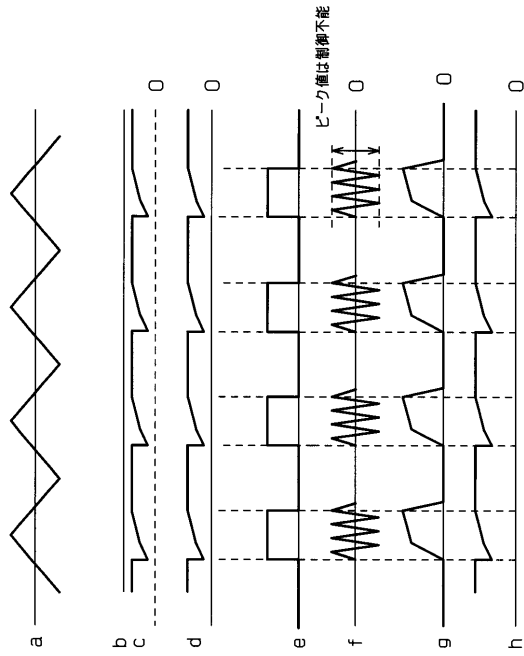
【圖 7】



【 図 8 】



【図 9】



---

フロントページの続き

審査官 平田 信勝

- (56)参考文献 特開2002-043088(JP,A)  
特開平08-167491(JP,A)  
特開2001-196196(JP,A)  
特開2001-166278(JP,A)  
特開平9-320787(JP,A)  
特開2000-78857(JP,A)  
特開2002-124395(JP,A)

(58)調査した分野(Int.Cl., DB名)

H05B 41/392

H05B 41/24