

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成26年9月25日(2014.9.25)

【公開番号】特開2013-57727(P2013-57727A)

【公開日】平成25年3月28日(2013.3.28)

【年通号数】公開・登録公報2013-015

【出願番号】特願2011-194812(P2011-194812)

【国際特許分類】

G 09 G 3/30 (2006.01)

G 09 G 3/20 (2006.01)

H 01 L 51/50 (2006.01)

【F I】

G 09 G 3/30 J

G 09 G 3/20 6 2 4 B

G 09 G 3/20 6 1 1 H

G 09 G 3/20 6 4 2 A

G 09 G 3/20 6 1 1 F

G 09 G 3/20 6 2 3 Z

H 05 B 33/14 A

【手続補正書】

【提出日】平成26年8月13日(2014.8.13)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

信号線の電圧をサンプリングする書き回路と、

前記書き回路の出力に応じた電流を前記信号線から生成し、電流駆動型の発光素子に流す駆動回路と
を備えた

画素回路。

【請求項2】

前記駆動回路は、

ソースまたはドレインが前記信号線に接続されるとともに、ソースおよびドレインのうち前記信号線に非接続の方が前記発光素子に接続され、さらに、ゲートが前記書き回路の出力に接続された駆動トランジスタと、

前記駆動トランジスタのゲート-ソース間に接続された第1容量素子と
を含む

請求項1に記載の画素回路。

【請求項3】

前記書き回路は、

ソースまたはドレインが前記信号線に接続されるとともに、ソースおよびドレインのうち前記信号線に非接続の方が前記駆動トランジスタのゲートに接続され、さらに、ゲートが前記信号線に接続された書きトランジスタと、

前記書きトランジスタのソース-ドレイン間に接続された第2容量素子と
を含む

請求項 1 または請求項 2 に記載の画素回路。

【請求項 4】

前記発光素子は、有機 E L 素子である

請求項 1 ないし請求項 3 のいずれか一項に記載の画素回路。

【請求項 5】

電流駆動型の発光素子と、前記発光素子を駆動する画素回路とを画素ごとに備え、

各画素回路は、

信号線の電圧をサンプリングする書込回路と、

前記書込回路の出力に応じた電流を前記信号線から生成し、前記発光素子に流す駆動回路と

を有する

表示パネル。

【請求項 6】

電流駆動型の発光素子と、前記発光素子を駆動する画素回路とを画素ごとに有する表示パネルと、

前記画素回路を駆動する周辺回路と

を備え、

各画素回路は、

信号線の電圧をサンプリングする書込回路と、

前記書込回路の出力に応じた電流を前記信号線から生成し、前記発光素子に流す駆動回路と

を有する

表示装置。

【請求項 7】

前記駆動回路は、

ソースまたはドレインが前記信号線に接続されるとともに、ソースおよびドレインのうち前記信号線に非接続の方が前記発光素子に接続され、さらに、ゲートが前記書込回路の出力に接続された駆動トランジスタと、

前記駆動トランジスタのゲート - ソース間に接続された第 1 容量素子と
を含む

請求項 6 に記載の表示装置。

【請求項 8】

前記書込回路は、

ソースまたはドレインが前記信号線に接続されるとともに、ソースおよびドレインのうち前記信号線に非接続の方が前記駆動トランジスタのゲートに接続され、さらに、ゲートが前記信号線に接続された書込トランジスタと、

前記書込トランジスタのソース - ドレイン間に接続された第 2 容量素子と
を含む

請求項 6 または請求項 7 に記載の表示装置。

【請求項 9】

前記周辺回路は、映像信号に対応する信号電圧を前記信号線に印加している間に前記信号線の電圧を前記駆動トランジスタにサンプリングさせ、前記駆動トランジスタによるサンプリングによって得られた電圧を用いて前記駆動トランジスタのゲート - ソース間電圧を補正したのち、映像信号とは無関係な電圧を前記信号線に印加し、前記第 1 容量素子および前記第 2 容量素子による容量結合を利用して前記駆動トランジスタをオンさせるとともに前記発光素子を発光させる

請求項 8 に記載の表示装置。

【請求項 10】

表示装置を備え、

前記表示装置は、

電流駆動型の発光素子と、前記発光素子を駆動する画素回路とを画素ごとに有する表示パネルと、

前記画素回路を駆動する周辺回路と

を有し、

各画素回路は、

信号線の電圧をサンプリングする書込回路と、

前記書込回路の出力に応じた電流を前記信号線から生成し、前記発光素子に流す駆動回路と

を有する

電子機器。