

【公報種別】特許法第17条の2の規定による補正の掲載
【部門区分】第1部門第2区分
【発行日】令和4年10月26日(2022.10.26)

【公開番号】特開2022-153614(P2022-153614A)
【公開日】令和4年10月12日(2022.10.12)
【年通号数】公開公報(特許)2022-187
【出願番号】特願2022-123719(P2022-123719)
【国際特許分類】

A 6 3 F 7/02(2006.01)

【F I】

A 6 3 F 7/02 3 2 6 Z

A 6 3 F 7/02 3 2 0

【手続補正書】

【提出日】令和4年10月18日(2022.10.18)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

表示装置の表示画面を特定するディスプレイリストを発行するCPU回路を有する画像制御手段と、前記CPU回路が設定した各種の内蔵レジスタへの設定値、及び、前記ディスプレイリストに基づく所定の画像データを、所定のRWメモリに生成する描画動作を実行する描画回路を有する画像生成手段と、前記画像データの基礎データを圧縮状態で記憶する所定のCGメモリと、を有する遊技機であって、

前記内蔵レジスタの何れかに、前記CPU回路が必要な設定値を設定することで、前記RWメモリを特別領域と確保領域とを含む複数の記憶領域に区画し、前記特別領域以外の記憶領域に、所定の二次元空間を確保する確保処理が、前記描画回路の描画動作に先行して実行され、

前記ディスプレイリストには、

前記描画回路の描画動作に対応して機能する、前記所定の二次元空間内部の矩形空間の基点位置を特定する第1情報と、

前記ディスプレイリストに基づく描画内容のうち、前記矩形空間に反映される描画内容を規定する矩形描画範囲について、その対角位置の二端点を特定する第2情報と、

前記CGメモリから所定の基礎データを取得すべき場合、前記基礎データの記憶位置及びデータサイズを特定する第3情報と、が記載されており、

第1情報と第2情報によって、前記矩形描画範囲が、前記RWメモリの前記矩形空間に対応付けられることで前記ディスプレイリストに基づく描画内容が、前記矩形空間に反映されると共に、第3情報に基づいて取得される前記基礎データは、前記特別領域に取得された後、前記確保領域に展開されるよう構成され、

前記画像生成手段は、

前記画像制御手段から所定の取得ビット単位で受ける前記ディスプレイリストの構成データを、所定の転送ビット単位で前記描画回路に転送するデータ転送回路を有し、

前記画像制御手段は、

前記ディスプレイリストの全ビット長が、前記転送ビット単位の整数N倍($N \geq 1$)となるよう作成し、作成した前記ディスプレイリストを、前記取得ビット単位で、前記データ転送回路に出力するよう構成されていることを特徴とする遊技機。

10

20

30

40

50

【手続補正２】

【補正対象書類名】明細書

【補正対象項目名】０００７

【補正方法】変更

【補正の内容】

【０００７】

上記の目的を達成するため、本発明に係る遊技機は、表示装置の表示画面を特定するディスプレイリストを発行するＣＰＵ回路を有する画像制御手段と、前記ＣＰＵ回路が設定した各種の内蔵レジスタへの設定値、及び、前記ディスプレイリストに基づく所定の画像データを、所定のＲＷメモリに生成する描画動作を実行する描画回路を有する画像生成手段と、前記画像データの基礎データを圧縮状態で記憶する所定のＣＧメモリと、を有する遊技機であって、前記内蔵レジスタの何れかに、前記ＣＰＵ回路が必要な設定値を設定することで、前記ＲＷメモリを特別領域と確保領域とを含む複数の記憶領域に区画し、前記特別領域以外の記憶領域に、所定の二次元空間を確保する確保処理が、前記描画回路の描画動作に先行して実行され、前記ディスプレイリストには、前記描画回路の描画動作に対応して機能する、前記所定の二次元空間内部の矩形空間の基点位置を特定する第１情報と、前記ディスプレイリストに基づく描画内容のうち、前記矩形空間に反映される描画内容を規定する矩形描画範囲について、その対角位置の二端点を特定する第２情報と、前記ＣＧメモリから所定の基礎データを取得すべき場合、前記基礎データの記憶位置及びデータサイズを特定する第３情報と、が記載されており、第１情報と第２情報によって、前記矩形描画範囲が、前記ＲＷメモリの前記矩形空間に対応付けられることで前記ディスプレイリストに基づく描画内容が、前記矩形空間に反映されると共に、第３情報に基づいて取得される前記基礎データは、前記特別領域に取得された後、前記確保領域に展開されるよう構成され、前記画像生成手段は、前記画像制御手段から所定の取得ビット単位で受ける前記ディスプレイリストの構成データを、所定の転送ビット単位で前記描画回路に転送するデータ転送回路を有し、前記画像制御手段は、前記ディスプレイリストの全ビット長が、前記転送ビット単位の整数Ｎ倍（ $N \geq 1$ ）となるよう作成し、作成した前記ディスプレイリストを、前記取得ビット単位で、前記データ転送回路に出力するよう構成されている。

10

20

30

40

50