

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl. ⁵ H03K 17/00	(11) 공개번호 특 1992-0005483
	(43) 공개일자 1992년 03월 28일
(21) 출원번호	특 1991-0013346
(22) 출원일자	1991년 08월 01일
(30) 우선권주장	9009939 1990년 08월 01일 프랑스(FR)
(71) 출원인	메를랭 게랭 퀴쉬앙 블랑 프랑스공화국 에프 38240 메일랑 슈맹 데 쉬르스 2
(72) 발명자	디디에 프레스 프랑스공화국 38400 생 마땡데르 퀴 뵈 고갱 12 마르고 르뱅 프랑스공화국 38100 그레노블 알레 드 라 뵈루즈 3
(74) 대리인	이준구
심사청구 : 없음	

(54) 쇼트딜레이 기능을 가지는 전자 차단 장치

요약

내용 없음

대표도

도 1

명세서

[발명의 명칭]

쇼트딜레이 기능을 가지는 전자 차단 장치

[도면의 간단한 설명]

제1도는 본 발명에 따른 차단장치의 특징적인 일 실시예를 나타낸다.

제2 및 제3도는 제1도에 따른 차단장치의 여러점에서 각각 타임레그 R이 10 및 5ms에 대한 신호의 파형을 나타낸다.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

적어도 하나의 피보호 도체로 흐르는 전류를 대신하는 입력 신호(1)가 프리셋 타임 딜레이 주기에 걸쳐서 프리셋 문턱치(I_s)보다 클 경우에, 차단신호(A3)를 발생시키도록 설계되어 쇼트 딜레이 기능을 수행하기 위한 수단을 포함하며 상기 수단은 입력 신호(1)와 문턱치(I_s)를 비교하여 입력 신호(1)와 문턱치(I_s)보다 클때 출력측에서 신호(A1)를 발생시키는 수단(3), 및 상기 비교수단의 출력측에 접속된 타임 딜레이 수단을 포함하는 전자차단 장치에 있어서, 상기 타임 딜레이 수단은 카운트(4) 및 업-다운 카운터(5)를 포함하며, 이들은 각각 클럭회로(6)로 부터 프리셋 주파수의 클럭 신호(H)를 받아들이는 클럭 입력측, 상기 비교수단의 출력측(A1)에 접속되어 있는 카운터(4)의 제로 리셋 입력측(RAZ), 카운터(4)의 내용(C1)이 제1프리셋값에 도달하면 그 디카운팅(decoung)을 트리거하고, 그 내용(C2)이 제2프리셋값에 도달하면 상기 업-다운 카운터(5)가 차단신호(A3)를 공급하는 방식으로 상기 업-다운 카운터(5)의 업-다운 카운팅 입력측(D/D)에 접속되는 카운터(4)의 출력측을 포함하는 것을 특징으로 하는 차단장치.

청구항 2

제1항에 있어서, 전류를 측정하고 상기 입력 신호(1)를 공급하기 위한 수단(1)에 접속되는 정류수단(2)를 포함하는 차단장치.

청구항 3

제1항에 있어서, 상기 카운터(4)의 내용(C1)이 상기 카운터의 제0리셋팅이 없는 경우에 제1프리셋 값에 도달하는데 필요한 타임 래그(R)은 전류의 1/4주기와 동일 또는 그 이상인 것을 특징으로 하는 차단장치.

청구항 4

제3항에 있어서, 상기 타임 래그(R)은 전류의 반주기와 동일 또는 그 이상인 것을 특징으로 하는 차단장치.

청구항 5

제3항에 있어서, 상기 타임 래그는 5ms와 동일 또는 그이상인 것을 특징으로 하는 차단장치.

청구항 6

제3항에 있어서, 상기 타임 래그는 프리셋 타임 딜레이와 프리셋 비차단 시간 사이의 차이 보다 작은 것을 특징으로 하는 차단장치.

청구항 7

제1항에 있어서, 상기 타임 딜레이는 클럭 신호의 주파수를 변경함으로써 조정할 수 있도록 한 것을 특징으로 하는 차단장치.

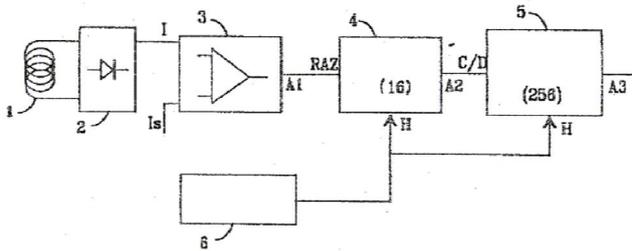
청구항 8

제1항에 있어서, 상기 카운터(4) 및 업-다운 카운터(5)의 클럭신호(H)는 동일한 것을 특징으로 하는 차단장치.

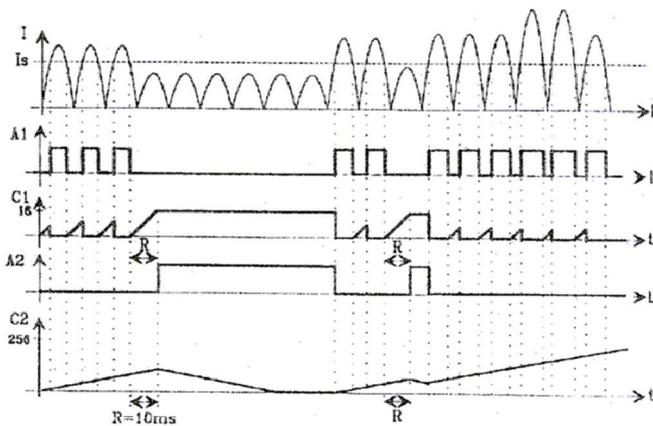
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임

도면

도면1



도면2



도면3

