

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 1 部門第 2 区分

【発行日】平成30年10月11日(2018.10.11)

【公表番号】特表2017-526490(P2017-526490A)

【公表日】平成29年9月14日(2017.9.14)

【年通号数】公開・登録公報2017-035

【出願番号】特願2017-514460(P2017-514460)

【国際特許分類】

A 6 1 M 5/20 (2006.01)

【F I】

A 6 1 M 5/20 5 1 0

A 6 1 M 5/20 5 5 0

【手続補正書】

【提出日】平成30年8月31日(2018.8.31)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 4 9

【補正方法】変更

【補正の内容】

【0 0 4 9】

以下でより詳細に説明するように、デバイス 1 は、デバイス 1 のアクチュエータ 1 1 および / または他の要素の動作を制御するように構成された電子コントローラ 1 6 を含むことができる。電子コントローラ 1 6 は、プロセッサ 2 8 およびメモリ 2 9 を含み、たとえば、システムバス（図示せず）を使用してデバイス 1 のアクチュエータ 1 1 および / または他の要素に通信接続された電子マイクロコントローラを含むことができる。図 2 のデバイス 1 のブロック図にスイッチ 1 3、モータ 1 4、およびコントローラ 1 6 を示すが、図 1 には図示しない。