



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(11) 공개번호 10-2019-0120867
(43) 공개일자 2019년10월25일

(51) 국제특허분류(Int. Cl.)

H01F 10/32 (2006.01) G01R 33/09 (2006.01)

H01F 10/12 (2006.01) B82Y 25/00 (2017.01)

(52) CPC특허분류

H01F 10/325 (2013.01)

G01R 33/093 (2013.01)

(21) 출원번호 10-2018-0044205

(22) 출원일자 2018년04월17일

심사청구일자 2018년04월17일

(71) 출원인

고려대학교 산학협력단

서울특별시 성북구 안암로 145, 고려대학교 (안암동5가)

(72) 발명자

임상호

경기도 남양주시 와부읍 덕소로 180, 113-1903

김시년

서울특별시 동대문구 왕산로 128, 1107호

(74) 대리인

특허법인 누리

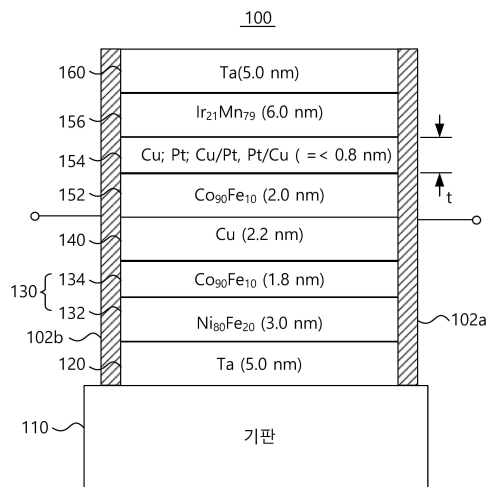
전체 청구항 수 : 총 12 항

(54) 발명의 명칭 자기 소자

(57) 요약

본 발명의 자기 소자는, 면내 자화 방향을 가지는 고정층; 면내 자화 방향을 가지고 상기 고정층과 수직으로 이격되어 정렬된 자유층; 상기 고정층과 상기 자유층 사이에 배치된 도전 스페이서층; 상기 고정층의 자화 방향을 고정하고 상기 고정층과 수직으로 이격되어 정렬된 반강자성층; 및 상기 고정층과 상기 반강자성층 사이에 배치된 귀금속 스페이서층을 포함한다.

대표도 - 도11b



(52) CPC특허분류

H01F 10/12 (2013.01)

H01F 10/3259 (2013.01)

B82Y 25/00 (2013.01)

이 발명을 지원한 국가연구개발사업

과제고유번호 10054579

부처명 산업통상자원부

연구관리전문기관 한국산업기술평가관리원

연구사업명 센서산업고도화를 위한 첨단센서육성사업

연구과제명 9축 스마트 모션센서 핵심 요소기술 개발

기 여 율 1/1

주관기관 (주)신성씨앤티

연구기간 2015.08.01 ~ 2018.07.31

명세서

청구범위

청구항 1

면내 자화 방향을 가지는 고정층;
 면내 자화 방향을 가지고 상기 고정층과 수직으로 이격되어 정렬된 자유층;
 상기 고정층과 상기 자유층 사이에 배치된 도전 스페이서층;
 상기 고정층의 자화 방향을 고정하고 상기 고정층과 수직으로 이격되어 정렬된 반강자성층; 및
 상기 고정층과 상기 반강자성층 사이에 배치된 귀금속 스페이서층을 포함하는 것을 특징으로 하는 자기 소자.

청구항 2

제1 항에 있어서,
 상기 귀금속 스페이서층은 구리 또는 백금의 단층 박막, 구리 및 백금의 다층 박막이고,
 상기 귀금속 스페이서층의 두께는 0.1 nm 내지 0.8 nm인 것을 특징으로 하는 자기 소자.

청구항 3

제1 항에 있어서,
 상기 자유층은 형상 자기 이방성을 가지고,
 상기 자기 소자는 휘스톤 브리지 구조로 연결된 것을 특징으로 하는 자기 소자.

청구항 4

제1 항에 있어서,
 상기 도전 스페이서층은 구리이고, 2.2 nm의 두께를 가지는 것을 특징으로 하는 자기 소자.

청구항 5

제1 항에 있어서,
 상기 귀금속 스페이서층은 Pt_2Cu_1 , Cu_2Pt_1 , 또는 Cu_3Pt_2 이고,
 여기서 아래 첨자는 옹그스트롬 단위의 두께인 것을 특징으로 하는 자기 소자.

청구항 6

제1 항에 있어서,
 상기 고정층은 CoFe이고,
 상기 자유층은 NiFe의 제1 강자성층 및 CoFe의 제2 강자성층을 포함하는 것을 특징으로 하는 자기 소자.

청구항 7

면내 자화 방향을 가지는 고정층;
 면내 자화 방향을 가지고 상기 고정층과 수직으로 이격되어 정렬된 자유층;
 상기 고정층과 상기 자유층 사이에 배치된 터널 절연층;
 상기 고정층의 자화 방향을 고정하고 상기 고정층과 수직으로 이격되어 정렬된 반강자성층; 및

상기 고정층과 상기 반강자성층 사이에 배치된 귀금속 스페이서층을 포함하는 것을 특징으로 하는 자기 소자.

청구항 8

제7 항에 있어서,

상기 귀금속 스페이서층은 구리 또는 백금의 단층 박막, 구리 및 백금의 다층 박막이고,

상기 귀금속 스페이서층의 두께는 0.1 nm 내지 0.8 nm인 것을 특징으로 하는 자기 소자.

청구항 9

제7 항에 있어서,

상기 자유층은 형상 자기 이방성을 가지고,

상기 자기 소자는 휘스톤 브리지 구조로 연결된 것을 특징으로 하는 자기 소자.

청구항 10

제7 항에 있어서,

상기 터널 절연층은 MgO, AlO_x, 또는 GdO_x 인 것을 특징으로 하는 자기 소자.

청구항 11

제7 항에 있어서,

상기 귀금속 스페이서층은 Pt₂Cu₁, Cu₂Pt₁, 또는 Cu₃Pt₂ 이고,

여기서 아래 첨자는 옹그스트롬 단위의 두께인 것을 특징으로 하는 자기 소자.

청구항 12

제7 항에 있어서,

상기 고정층은 CoFe이고,

상기 자유층은 NiFe의 제1 강자성층 및 CoFe의 제2 강자성층을 포함하는 것을 특징으로 하는 자기 소자.

발명의 설명

기술 분야

[0001]

본 발명은 자기 소자에 관한 것이며, 보다 상세하게는 반강자성층과 고정층 사이에 삽입된 초박막 귀금속 스페이서층을 가지는 거대자기저항 효과를 이용한 자기 소자 또는 터널자기저항효과를 가진 자기 소자에 관한 것이다.

배경 기술

[0002]

거대자기저항 (GMR) 효과는 스핀 밸브 구조에서 자유층(free layer)과 고정층(fixed layer)의 자화 방향이 평행할 경우 전기적 저항이 작아지고, 반평행할 경우 전기적 저항이 커지는 현상이다. 거대자기저항 (GMR) 효과는 바이오 센서, 하드디스크 리더 헤드, 미세전자기계시스템 (MEMS)의 진동 감지기 등과 같은 자기 센서에 사용되는 중요한 핵심 기술이다. 거대자기저항 (GMR) 소자는 자기 센서로 사용될 수 있다.

발명의 내용

해결하려는 과제

[0003]

본 발명의 해결하고자 하는 일 기술적 과제는 휘스톤브리지 구조의 자기 센서에서 자화용이축 방향의 외부 자기장에 의한 신호를 억제하고, 자화곤란축 방향의 외부 자기장에 의한 신호 감도를 증가시키는 것이다.

[0004] 본 발명의 해결하고자 하는 일 기술적 과제는 휘스톤브리지 구조의 자기 센서에서 자화곤란축 방향의 외부 자기장에 대한 센싱 범위를 증가시키는 것이다.

과제의 해결 수단

[0005] 본 발명의 일 실시예에 따른 자기 소자는, 면내 자화 방향을 가지는 고정층; 면내 자화 방향을 가지고 상기 고정층과 수직으로 이격되어 정렬된 자유층; 상기 고정층과 상기 자유층 사이에 배치된 도전 스페이서층; 상기 고정층의 자화 방향을 고정하고 상기 고정층과 수직으로 이격되어 정렬된 반강자성층; 및 상기 고정층과 상기 반강자성층 사이에 배치된 귀금속 스페이서층을 포함한다.

[0006] 본 발명의 일 실시예에 있어서, 상기 귀금속 스페이서층은 구리 또는 백금의 단층 박막, 구리 및 백금의 다층 박막이고, 상기 귀금속 스페이서층의 두께는 0.1 nm 내지 0.8 nm일 수 있다.

[0007] 본 발명의 일 실시예에 있어서, 상기 자유층은 형상 자기 이방성을 가지고, 상기 자기 소자는 휘스톤 브리지 구조로 연결될 수 있다.

[0008] 본 발명의 일 실시예에 있어서, 상기 도전 스페이서층은 구리이고, 2.2 nm의 두께를 가질 수 있다.

[0009] 본 발명의 일 실시예에 있어서, 상기 귀금속 스페이서층은 Pt_2Cu_1 , Cu_2Pt_1 , 또는 Cu_3Pt_2 이고, 여기서 아래 첨자는 옹그스트롬 단위의 두께일 수 있다.

[0010] 본 발명의 일 실시예에 있어서, 상기 고정층은 CoFe이고, 상기 자유층은 NiFe의 제1 강자성층 및 CoFe의 제2 강자성층을 포함할 수 있다.

[0011] 본 발명의 일 실시예에 따른 자기 소자는, 면내 자화 방향을 가지는 고정층; 면내 자화 방향을 가지고 상기 고정층과 수직으로 이격되어 정렬된 자유층; 상기 고정층과 상기 자유층 사이에 배치된 터널 절연층; 상기 고정층의 자화 방향을 고정하고 상기 고정층과 수직으로 이격되어 정렬된 반강자성층; 및 상기 고정층과 상기 반강자성층 사이에 배치된 귀금속 스페이서층을 포함한다.

[0012] 본 발명의 일 실시예에 있어서, 상기 귀금속 스페이서층은 구리 또는 백금의 단층 박막, 구리 및 백금의 다층 박막이고, 상기 귀금속 스페이서층의 두께는 0.1 nm 내지 0.8 nm일 수 있다.

[0013] 본 발명의 일 실시예에 있어서, 상기 자유층은 형상 자기 이방성을 가지고, 상기 자기 소자는 휘스톤 브리지 구조로 연결될 수 있다.

[0014] 본 발명의 일 실시예에 있어서, 상기 터널 절연층은 MgO , AlO_x , 또는 GdO_x 일 수 있다.

[0015] 본 발명의 일 실시예에 있어서, 상기 귀금속 스페이서층은 Pt_2Cu_1 , Cu_2Pt_1 , 또는 Cu_3Pt_2 이고, 여기서 아래 첨자는 옹그스트롬 단위의 두께일 수 있다.

[0016] 본 발명의 일 실시예에 있어서, 상기 고정층은 CoFe이고, 상기 자유층은 NiFe의 제1 강자성층 및 CoFe의 제2 강자성층을 포함할 수 있다.

발명의 효과

[0017] 본 발명의 일 실시예에 따른 자기 소자는 반강자성층과 고정층 사이에 귀금속 스페이서층을 삽입하여 자기 소자의 자화곤란축 방향의 감도 수치(Sensitivity Value)를 조절할 수 있다.

[0018] 본 발명의 일 실시예에 따른 자기 소자는 반강자성층과 고정층 사이에 귀금속 스페이서층을 삽입하여 자기 소자의 자화곤란축 방향의 바이어스 자기장의 센싱 범위를 증가시킬 수 있다.

[0019] 본 발명의 일 실시예에 따른 자기 소자는 반강자성층과 고정층 사이에 귀금속 스페이서층을 삽입하여 자기 소자의 자화용이축 방향의 바이어스 자기장을 감소시킬 수 있다.

[0020] 본 발명의 일 실시예에 따른 자기 소자는 반강자성층과 고정층 사이에 귀금속 스페이서층을 삽입하여 자구벽에 기인한 정자기적 상호작용을 향상시킬 수 있는 널 자구벽의 밀도를 증가시키고, flux-closure를 늘림으로써 반평행한 상태에서 평행한 상태로 자화 전환이 일어나는 자유층의 자화 전환 자기장을 크기를 증가시키고, 결과적으로 자유층의 바이어스 자기장을 줄일 수 있다. 바이어스 자기장의 감소는 자화 곤란축 방향에서 감도를 향상시킬 수 있다.

[0021] 본 발명의 일 실시예에 따른 자기 소자에서 초박막 귀금속 공간층은 반강자성층과 고정층 사이에 귀금속 스페이서층을 삽입하여 고정층의 널 자구벽 밀도 조절을 통해 자유층의 바이어스 자기장을 제어할 수 있다. 귀금속 스페이서층은 위아래 계면에서 전자의 정반사성 산란을 일으켜 추가적으로 자기저항값의 상승 효과를 얻을 수 있다.

도면의 간단한 설명

[0022] 도 1은 본 발명의 일 실시예에 따른 휘스톤 브리지 GMR 자기 센서를 설명하는 개념도이다.

도 2는 도 1의 제1 GMR 자기 저항에서 자화 곤란축 방향의 외부 자기장에 따른 저항을 나타낸다.

도 3은 도 1의 제1 GMR 자기 저항의 고정층의 자화 방향 및 자유층의 형상 이방성 방향을 나타낸다.

도 4는 도 1의 제1 GMR 자기 저항에서 자화 곤란축 방향의 외부 자기장에 따른 자유층의 자화 방향을 나타낸다.

도 5는 도 1의 제2 GMR 자기 저항에서 자화 곤란축 방향의 외부 자기장에 따른 저항을 나타낸다.

도 6은 도 1의 제2 GMR 자기 저항의 고정층의 자화 방향 및 자유층의 형상 이방성 방향을 나타낸다.

도 7은 도 1의 제2 GMR 자기 저항에서 자화 곤란축 방향의 외부 자기장에 따른 자유층의 자화 방향을 나타낸다.

도 8은 도 1의 제1 내지 제4 GMR 자기 저항들에서 자화 용이축 방향의 외부 자기장에 따른 저항을 나타낸다.

도 9는 도 1의 제1 내지 제4 GMR 자기 저항들에서 자화 곤란축 방향의 외부 자기장에 따른 저항을 나타낸다.

도 10은 도 1의 휘스톤 브리지 자기 센서에서 자화 용이축 방향의 외부 자기장에 따른 제1 단자(a)와 제3 단자(c) 사이의 전압을 나타낸다.

도 11은 도 1의 휘스톤 브리지 GMR 자기 센서에서 자화 곤란축 방향의 외부 자기장에 따른 제1 단자(a)와 제3 단자(c) 사이의 전압을 나타낸다.

도 12는 본 발명의 일 실시예에 따른 자기 소자에서 귀금속 스페이서층의 재질 및 두께에 대하여 자화 용이축 방향의 외부 자기장에 따른 자화 특성을 나타낸다.

도 13은 본 발명의 일 실시예에 따른 자기 소자에서 귀금속 스페이서층의 유무에 따른 MOKE(Magneto-optic Kerr effect)현미경 사진 및 히스테리시스 특성을 나타내는 도면이다.

도 14는 본 발명의 일 실시예에 따른 자기 소자에서 자화 용이축 방향의 외부 자기장에 따른 자기 저항 비를 나타내는 실험 결과들이다.

도 15는 도 14에서 Cu_3Pt_2 조건에서 자기 저항 비를 확대한 그래프이다.

도 16은 본 발명의 일 실시예에 따른 자기 소자에서 자화 곤란축 방향의 외부 자기장에 따른 자기 저항 비를 나타내는 실험 결과들이다.

도 17은 본 발명의 일 실시예에 따른 자기 소자에서 감도 (S)-자유층의 바이어스 자기장(H_{bias})의 상관관계를 나타내는 그래프이다.

도 18은 본 발명의 다른 실시예에 따른 자기 소자를 나타내는 단면도이다.

발명을 실시하기 위한 구체적인 내용

[0023] 거대자기저항(Giant Magnetoresistance) 자기 센서는 신호대잡음비와 열적 안정성이 우수한 특성을 가진다. 스핀 밸브 구조의 박막을 휘트스톤 푸쉬-풀 브릿지(Wheatstone push-pull bridge) 패턴의 형태로 만들었을 때에, 유니폴라 신호(unipolar signal)가 바이폴라 신호(bipolar signal)로 바뀐다. 거대자기저항 자기 센서는 이 점을 이용하여 자기 센서로 사용된다. 자유층의 자화곤란축(magnetic hard axis) 방향으로 자기장을 인가하였을 때에, 비이력곡선(non-hysteresis curve)이 나타난다. 이 점을 이용하면 센서의 선형성 특성이 확보될 수 있다. 또한, 자화곤란축 방향의 낮은 자기장 영역에서 나타나는 기울기 혹은 감도 수치(Sensitivity Value)는 거대자기저항 센서의 감도 특성에 영향을 끼치는 매우 중요한 요소이다. 자화곤란축 방향의 낮은 자기장 영역에서 나타나는 감도 수치(Sensitivity Value)의 증가가 요구된다. 또한, 자화용이축 방향의 자기장에 의한 자화 용이축 신호가 발생하면, 자화곤란축 방향의 자기장에 의한 자화 곤란축 신호는 자화 용이축 신호와 중첩되어 자화 곤란축 신호를 왜곡시킨다. 이에 따라, 측정하고자 하는 센싱 범위 내에서 자화용이축 방향의 자기장에 의한 자화

용이축 신호를 억제하는 방법이 요구된다.

- [0024] 또한, 터널자기저항 자기 센서에서, 동일하게 자화용이축 방향의 자기장에 의한 자화 용이축 신호가 발생하면, 자화 곤란축 방향의 자기장에 의한 자화 곤란축 신호가 왜곡된다.
- [0025] 본 발명의 일 실시예에 따르면, 자기저항 소자의 고정층과 반강자성층 사이에 귀속금 스페이서층을 삽입하여 자기장 범위내에서 자화용이축 방향의 자기장에 의한 자화 용이축 신호를 억제할 수 있다. 자기저항 소자는 거대 자기저항 소자 또는 터널자기저항 소자일 수 있다.
- [0026] 이하, 첨부된 도면을 참조하여 본 발명을 보다 상세하게 설명한다. 이하, 바람직한 실시예를 들어 본 발명을 더욱 상세하게 설명한다. 그러나 이들 실시예는 본 발명을 보다 구체적으로 설명하기 위한 것으로, 실험 조건, 물질 종류 등에 의하여 본 발명이 제한되거나 한정되지는 않는다는 것은 당업계의 통상의 지식을 가진 자에게 자명할 것이다. 본 발명은 여기서 설명되어지는 실시예들에 한정되지 않고 다른 형태로 구체화될 수도 있다. 오히려, 여기서 소개되는 실시예는 개시된 내용이 철저하고 완전해질 수 있도록 그리고 당업자에게 본 발명의 사상이 충분히 전달될 수 있도록 하기 위해 제공되는 것이다. 도면들에 있어서, 구성요소는 명확성을 기하기 위하여 과장되어진 것이다. 명세서 전체에 걸쳐서 동일한 참조번호로 표시된 부분들은 동일한 구성요소들을 나타낸다.
- [0027] 도 1은 본 발명의 일 실시예에 따른 휘스톤 브리지 GMR 자기 센서를 설명하는 개념도이다.
- [0028] 도 2는 도 1의 제1 GMR 자기 저항에서 자화 곤란축 방향의 외부 자기장에 따른 저항을 나타낸다.
- [0029] 도 3은 도 1의 제1 GMR 자기 저항의 고정층의 자화 방향 및 자유층의 형상 이방성 방향을 나타낸다.
- [0030] 도 4는 도 1의 제1 GMR 자기 저항에서 자화 곤란축 방향의 외부 자기장에 따른 자유층의 자화 방향을 나타낸다.
- [0031] 도 5는 도 1의 제2 GMR 자기 저항에서 자화 곤란축 방향의 외부 자기장에 따른 저항을 나타낸다.
- [0032] 도 6은 도 1의 제2 GMR 자기 저항의 고정층의 자화 방향 및 자유층의 형상 이방성 방향을 나타낸다.
- [0033] 도 7은 도 1의 제2 GMR 자기 저항에서 자화 곤란축 방향의 외부 자기장에 따른 자유층의 자화 방향을 나타낸다.
- [0034] 도 8은 도 1의 제1 내지 제4 GMR 자기 저항들에서 자화 용이축 방향의 외부 자기장에 따른 저항을 나타낸다.
- [0035] 도 9는 도 1의 제1 내지 제4 GMR 자기 저항들에서 자화 곤란축 방향의 외부 자기장에 따른 저항을 나타낸다.
- [0036] 도 10은 도 1의 휘스톤 브리지 자기 센서에서 자화 용이축 방향의 외부 자기장에 따른 제1 단자(a)와 제3 단자(c) 사이의 전압을 나타낸다.
- [0037] 도 11은 도 1의 휘스톤 브리지 GMR 자기 센서에서 자화 곤란축 방향의 외부 자기장에 따른 제1 단자(a)와 제3 단자(c) 사이의 전압을 나타낸다.
- [0038] 도 1 내지 도 11을 참조하면, 휘스톤 브리지 자기 센서(10)는 제1 내지 제4 GMR 자기 저항들(12a~12d)을 포함한다. 휘스톤 브리지 자기 센서(10)는 제1 내지 제4 단자들(a,b,c,d)을 포함하고, 제1 단자(a)와 제3 단자(c) 사이의 전압은 출력 전압을 나타낸다. 제2 단자(b)는 외부 직류 전압에 연결되고, 제4 단자(d)는 접지될 수 있다. 제1 GMR 자기 저항(12a)과 제4 GMR 자기 저항(12d)은 서로 이격되어 나란히 배치될 수 있다. 제2 GMR 자기 저항(12b)과 제3 GMR 자기 저항(12c)은 상기 제1 GMR 자기 저항에 대하여 90도 회전하고 서로 이격되어 나란히 배치될 수 있다.
- [0039] GMR 자기 저항들(12a~12d) 각각은 형상 자기 이방성을 가지도록 길이 방향으로 연장된 이격되어 되돌아오는 구불구불한 형상을 가질 수 있다. GMR 자기 저항의 형상 자기 이방성 방향은 GMR 자기 저항의 연장 방향일 수 있다. 고정층의 자화 방향은 모든 GMR 자기 저항들에 대하여 동일하고 연장방향에 45도 각도로 회전한 x축 방향일 수 있다. 모든 GMR 자기 저항들은 면내(in-plane) 자기 이방성을 가질 수 있다.
- [0040] 고정층의 자화 방향은 자유층의 자화 용이축과 일치할 수 있다. 외부 자기장은 자화 용이축 방향(x축)으로 인가되는 자화 용이축 자기장과 자화 곤란축 방향(y축 방향)으로 인가되는 자화 곤란축 자기장을 포함할 수 있다.
- [0041] 상기 자기 소자는 기판 상에 차례로 적층된 씨드층(Ta (5.0 nm)), 자유층(Ta (5.0 nm)), 금속 스페이서층(Cu (2.2 nm)), 고정층(Co₉₀Fe₁₀ (2.0 nm)), 및 반강자성층(Ir₂₁Mn₇₉ (6.0 nm)), 및 캐핑층(Ta (5.0 nm))을 포함한다.
- [0042] 도 2, 도 3 및 도 4를 참조하면, 제1 GMR 자기 저항(12a)에 자화 곤란축 방향(y축)으로 외부 자기장(H_y)을 인가하면, 외부 자기장(H_y)의 세기가 충분히 큰 경우에는 자유층은 외부 자기장 방향으로 정렬할 수 있다. 한편, 외부 자기장(H_y)의 세기가 작은 경우에는 자유층은 형상 자기 이방성 방향(연장 방향)으로 회전할 수 있다. 또한,

외부 자기장(H_y)이 제거된 경우에는, 자유층은 형상 자기 이방성 방향으로 정렬할 수 있다.

- [0043] 도 5, 도 6 및 도 7를 참조하면, 제2 GMR 자기 저항(12b)에 자화 곤란축 방향(y축)으로 외부 자기장(H_y)을 인가하면, 외부 자기장(H_y)의 세기가 충분히 큰 경우에는 자유층은 외부 자기장 방향으로 정렬할 수 있다. 한편, 외부 자기장(H_y)의 세기가 작은 경우에는 자유층은 형상 자기 이방성 방향으로 회전할 수 있다. 또한, 외부 자기장(H_y)이 제거된 경우에는, 자유층은 형상 자기 이방성 방향으로 정렬할 수 있다.
- [0044] 도 8을 참조하면, 제1 GMR 저항(12a)의 값은 자화 용이축 방향(x축)의 외부 자기장(H_x)의 세기 및 부호에 따라 히스테리시스를 나타낸다. 히스테리시스에서 급격한 기울기를 가지는 외부 자기장의 세기는 A 지점 및 B 지점일 수 있다. 또한, A 지점 및 B 지점 사이의 중간값은 바이어스 자기장(H_{bias})일 수 있다. A 지점은 약 25 Oe이고, B 지점은 약 10 Oe 이고, 바이어스 자기장(H_{bias})은 약 170e일 수 있다.
- [0045] 도 9를 참조하면, 제1 GMR 저항(12a)의 값은 자화 곤란축 방향(y축)의 외부 자기장(H_y)의 세기 및 부호에 따라 단일 값을 가지며 외부 자기장(H_y)이 영에 근접한 경우에 최소값을 가질 수 있다.
- [0046] 도 10의 (a)를 참조하면, 휘스톤 브리지 자기 센서(10)에서 자화 용이축 방향의 외부 자기장(H_x)에 따른 제1 단자(a)와 제3 단자(c) 사이의 전압(V_{ac})은 A 지점(약 25 Oe)에서 음의 최대값을 나타내고, B 지점(약 10 Oe)에서 양의 최대값을 나타낸다. 지구 자기장은 1 Oe 이하이고, 지구 자기장을 측정하기 위한 센싱 범위는 양의 수 Oe 내지 음의 수 Oe일 수 있다.
- [0047] 그러나, 양의 수 Oe 내지 음의 수 Oe의 센싱 범위 내에서, 자화 용이축 방향의 외부 자기장(H_x)에 따른 제1 단자(a)와 제3 단자(c) 사이의 전압(V_{ac})은 피크또는 외부 자기장(H_x)에 의존하는 값을 가질 수 있다. 이러한 자화 용이축 방향의 외부 자기장에 의한 전압 신호(V_{ac})는 측정하고자 하는 자화 곤란축 방향의 신호에 왜곡을 유발할 수 있다.
- [0048] 따라서, GMR 자기 저항에서, 자화 용이축 방향의 외부 자기장(H_x)에 따른 저항 히스테리시스가 최대 기울기를 가지는 지점인 A 지점 및 B 지점은 센싱 범위를 벗어나도록 설계되어야 한다. A 지점 및 B 지점의 중심값인 바이어스 자기장(H_{bias})은 영의 값을 가지는 것이 바람직하다. 자화 용이축 방향의 외부 자기장(H_x)에 따른 제1 단자(a)와 제3 단자(c) 사이의 전압(V_{ac})은 센싱 범위 내에서 영이거나 일정한 값을 가질 필요가 있다.
- [0049] 본 발명의 일 실시예에 따르면, 바이어스 자기장(H_{bias})를 조절할 수 있는 GMR 저항 소자 구조를 제안한다. 본 발명의 일 실시예에 따른 자기 저항 소자에서, A 지점 및 B 지점은 센싱 범위(예를 들어, 음의 수 Oe 내지 양의 수 Oe)를 벗어나 위치한다.
- [0050] 또한, 본 발명의 일 실시예에 따르면, 자화곤란축 방향의 감도 수치(Sensitivity Value)가 증가할 수 있다.
- [0051] 도 11a은 본 발명의 일 실시예에 따른 GMR 저항 소자를 나타내는 평면도이다.
- [0052] 도 11b은 본 발명의 일 실시예에 따른 GMR 저항 소자를 나타내는 단면도이다.
- [0053] 도 11a 및 도 11b을 참조하면, 자기 소자(100)는 GMR 저항 소자일 수 있다. 상기 자기 소자(100)는 면내 자화 방향을 가지는 고정층(152); 상기 고정층(152)과 수직으로 이격되어 정렬된 자유층(130); 상기 고정층(152)과 상기 자유층(130) 사이에 배치된 도전 스페이서층(140); 상기 고정층의 자화 방향을 고정하고 상기 고정층(152)과 수직으로 이격되어 정렬된 반강자성층(156); 및 상기 고정층(152)과 상기 반강자성층(154) 사이에 배치된 귀금속 스페이서층(154)을 포함한다. 상기 귀금속 스페이서층(154)은 구리 또는 백금의 단층 박막, 구리 및 백금의 다층 박막이고, 상기 귀금속 스페이서층(154)의 두께는 0.1 nm 내지 0.8 nm일 수 있다. 상기 자기 소자(10)는 휘스톤 브리지 구조로 연결되어 자기 센서를 구성할 수 있다.
- [0054] 상기 자기 소자(100)는 기판(100) 상에 양의 제1 방향으로 연장된 후 제2 방향으로 연장된 후 다시 음의 양의 제1 방향으로 연장되는 것을 반복하여 구불구불한 구조를 가질 수 있다. 상기 자기 소자(100)의 양단은 전극(102a, 102b)을 통하여 전극 패드에 연결될 수 있다.
- [0055] 상기 자기 소자의 고정층(152)의 자화 방향은 상기 자기 소자의 연장인 제1 방향에서 45도 회전하여 면내에 배치될 수 있다. 상기 자기 소자의 고정층(152)의 자화 방향은 자화 용이축 방향일 수 있다. 또한, 상기 자기 소자의 자유층(130)의 자화 용이축은 고정층(152)의 자화 용이축과 동일할 수 있다. 상기 자기 소자의 형상 이방성 방향은 상기 제1 방향일 수 있다. 이에 따라, 외부 자기장이 인가되지 않은 경우, 상기 자유층(130)은 상기 형상 이방성 방향(제1 방향)으로 정렬될 수 있다.

- [0056] 기판(110)은 실리콘 기판 또는 반도체 기판일 수 있다. 상기 기판(110)은 실리콘 산화막과 같은 절연층을 포함할 수 있다. 구체적으로, p-type 실리콘 기판에 수산화 방식으로 산화시킨 기판이 사용될 수 있다.
- [0057] 씨드층(120)은 상기 기판(110) 상에 배치된다. 상기 씨드층(120)은 Ta일 수 있다. 상기 씨드층(120)의 두께는 5.0nm일 수 있다. 상기 씨드층(120)은 스핀 밸브 구조의 거대자기저항 박막에 매끄러운 표면을 제공할 수 있다.
- [0058] 자유층(130)은 상기 씨드층(120) 상에 배치될 수 있다. 상기 자유층(120)은 차례로 적층된 제1 강자성층(132) 및 제2 강자성층(134)을 포함할 수 있다. 상기 제1 강자성층(132)은 $\text{Ni}_{80}\text{Fe}_{20}$ 일 수 있다. 상기 제1 강자성층(132)의 두께는 3.0nm일 수 있다. 상기 제2 강자성층(134)은 $\text{Co}_{90}\text{Fe}_{10}$ 일 수 있다. 상기 제2 강자성층(134)의 두께는 1.8 nm일 수 있다. 상기 자유층(130)은 인가되는 자기장에 비교적 자유롭게 자화 전환을 제공할 수 있다. 상기 자유층(130)은 Co, Ni, Fe, 및 이들의 합금을 포함하고 단층 또는 복층 구조를 가질 수 있다. 구체적으로, 상기 자유층(130)은 NiFe, CoFe, 또는 CoFeB를 포함할 수 있다. 상기 자유층(130)은 면내 자기 이방성을 가지고, 면내 자기 이방성의 크기는 상기 자유층(130)의 두께와 증착시 원자가 쌓이는 결정 구조와 면 방향에 따라 조절될 수 있다.
- [0059] 상기 도전 스페이서층(140)은 상기 자유층(130) 상에 배치될 수 있다. 상기 도전 스페이서층(140)은 구리일 수 있다. 상기 도전 스페이서층(140)의 두께는 2.0nm일 수 있다. 상기 도전 스페이서층(140)은 스핀 의존 산란을 통해 거대자기저항 효과에 기여할 수 있다.
- [0060] 상기 도전 스페이서층(140)은 거대자기저항 효과와 유사한 터널자기저항에 필요한 MgO, AlO_x , GdO_x 등과 같은 절연 특성을 갖는 터널 배리어층으로 변경될 수 있다.
- [0061] 상기 고정층(152)은 상기 도전 스페이서층(140) 상에 배치될 수 있다. 상기 고정층(152)은 $\text{Co}_{90}\text{Fe}_{10}$ 일 수 있다. 상기 고정층의 두께는 2.0nm일 수 있다. 상기 고정층(152)은 Co, Ni, Fe, 및 이들의 합금을 포함하고 단층 또는 복층 구조를 가질 수 있다. 구체적으로, 상기 고정층(152)은 NiFe, CoFe, 또는 CoFeB를 포함할 수 있다. 상기 고정층(152)은 면내 자기 이방성을 가지고, 면내 자기 이방성의 크기는 고정층(152)의 두께와 증착시 원자가 쌓이는 결정 구조와 면 방향에 따라 조절할 수 있다.
- [0062] 상기 귀금속 스페이서층(154)은 상기 고정층(152) 상에 배치될 수 있다.
- [0063] 상기 귀금속 스페이서층(154)은 Pd, Ag, Au, Ru, Cu, 또는 Pt일 수 있다. 상기 귀금속 스페이서층(154)은 구리 또는 백금의 단층 박막, 구리 및 백금의 다층 박막이고, 상기 귀금속 스페이서층(154)의 두께(t)는 0.1 nm 내지 0.8 nm일 수 있다. 상기 귀금속 스페이서층(154)의 두께가 0.8 nm 초과 시에는, 상기 반강자성층(156)과 상기 고정층(152)의 사이의 상호 작용이 감소되어, 상기 고정층(152)의 자화방향이 고정되지 않을 수 있다. 상기 귀금속 스페이서층(154)은 상기 고정층(152)과 상기 반강자성층(156) 사이에서 고정층 내 닐(Neel) 자구벽의 밀도를 높일 수 있다. 상기 귀금속 스페이서층(154)은 자화 용이축 방향의 외부 자기장에 따른 바이어스 자기장(H_{bias})을 감소시킬 수 있다. 이에 따라, 자화 용이축 방향의 외부 자기장에 기인한 휘스톤 브리지 회로의 신호 왜곡이 감소될 수 있다. 또한, 상기 귀금속 스페이서층(154)은 자화 곤란축 방향의 외부 자기장에 따른 자기 신호의 감도를 증가시킬 수 있다.
- [0064] 상기 반강자성층(156)은 상기 귀금속 스페이서층(154) 상에 배치될 수 있다. 상기 반강자성층(156)은 $\text{Ir}_{21}\text{Mn}_{79}$ 일 수 있다. 상기 반강자성층(156)의 두께는 6.0nm일 수 있다. 상기 반강자성층(156)은 교환 바이어스 자기장의 방향으로 상기 고정층(154)의 자화 방향을 고정시킬 수 있다.
- [0065] 캐핑층(160)은 상기 반강자성층(156) 상에 배치될 수 있다. 상기 캐핑층(160)은 Ta일 수 있다. 상기 캐핑층(160)의 두께는 5.0nm일 수 있다. 상기 캐핑층(160)은 스핀 밸브 구조의 거대자기저항 박막의 산화 현상을 방지한다.
- [0066] 자기 소자(100)에 적층된 각 층들은 직류 마그네트론 스퍼터링 증착 방법을 통해 증착될 수 있다. 복수의 스퍼터링 타겟들이 장착된 챔버 내 진공도는 약 7×10^{-8} Torr이다. 증착은 Ar 가스 주입을 통하여 2×10^{-3} Torr의 분위기에서 수행될 수 있다. 모든 층들은 진공 상태에서 연속적 증착된다. 스퍼터링 타겟은 Ta, $\text{Ni}_{80}\text{Fe}_{20}$, $\text{Co}_{90}\text{Fe}_{10}$, Cu, Pt, $\text{Ir}_{21}\text{Mn}_{79}$ 일 수 있다. 증착 과정 중 자유층(130)과 고정층(152)의 자기 이방성을 유도하기 위해, 박막이 증착되는 기판 홀더의 주위에 산화철로 구성된 영구자석이 배치된다. 영구 자석은 자유층(130) 또는 고정층(152)에 80 Oe의 균일한 자기장을 한쪽 방향으로 인가한다.

- [0067] 캐핑층(160)의 증착이 완료된 후, 기판(110)은 새로운 챔버로 이송된다. 새로운 챔버는 1×10^{-6} Torr의 진공도를 가지고, 자기 이방성이 형성된 방향과 동일한 방향으로 2 kOe 크기의 균일한 자기장 하에서 섭씨 250도에서 10 분간의 후열처리공정을 수행한다. 이에 따라, 후열처리공정은 고정층(152)의 교환 바이어스 자기장을 형성시키고, 증착시 박막들 사이에 생긴 응력을 안정화시킬 수 있다.
- [0068] 자유층(130) 및 고정층(152)의 증착시 인가되는 자기장, 후열처리공정 동안 인가되는 온도 및 자기장의 크기를 통해서, 고정층(152)의 교환 바이어스 자기장과 자기 이방성, 자유층의 바이어스 자기장과 자기 이방성 등과 같은 특성이 조절될 수 있다.
- [0069] 거대자기저항 박막의 자기적 특성은 진동시료자력계를 이용하여 측정되었다. 또한, 자기저항 특성은 4-탐침법을 이용하여 측정되었다. 자유층(130)과 고정층(152) 내의 자구벽 거동은 MOKE (Magneto-optical Kerr effect) 현미경을 이용하여 관찰되었다.
- [0070] 자유층(130), 반강자성층(156), 및 금속 스페이서층(154)의 두께, 증착시 계면 거칠기, 원자가 쌓이는 결정 구조와 면 방향, 널 자구벽의 너비/밀도 등과 같은 요소들을 조절하면, 자구벽에 기인한 정자기적 상호작용 현상을 제어하여 자유층의 바이어스 자기장(H_{bias})의 크기가 조절될 수 있다.
- [0071] 또한, 반강자성층(156)과 고정층(152) 사이에 삽입되는 귀금속 스페이서층(154)의 두께 및 재질은 반강자성층(156)의 널 자구벽의 너비/밀도를 조절할 수 있다. 상기 귀금속 스페이서층(152)은 자구벽에 기인한 정자기적 상호작용 현상을 제어하고, 자유층(130)의 바이어스 자기장(H_{bias})의 크기를 조절할 수 있다.
- [0072] 본 발명의 변형된 실시예에 따르면, 상기 귀금속 스페이서층(152)은 터널 배리어층을 사용한 터널자기저항 효과에서도 동일하게 적용될 수 있다.
- [0073] 자화 곤란축 방향의 감도 수치(Sensitivity Value)는 스핀 밸브 구조에서 1) 고정층(152)의 자기이방성(magnetic anisotropy) 또는 교환 바이어스 자기장(exchange bias magnetic field) 수치, 2) 자유층(130)의 자기이방성(magnetic anisotropy) 또는 층간 상호 교환 결합 자기장(interlayer exchange coupling field) 수치 등과 같은 여러 매개 변수의 영향을 받을 것으로 예측된다. 자화 곤란축 방향의 감도 수치(Sensitivity Value)에 가장 큰 영향을 끼치는 것은 자유층(130)의 층간 상호 교환 결합 자기장 수치일 수 있다.
- [0074] 본 발명의 일 실시예에 따른 스핀 밸브 구조에서 자유층(130)의 층간 상호 교환 결합 자기장 수치는 RKKY(Ruderman-Kittel-Kasuya-Yosida)-형태의 교환 결합(exchange coupling), 널 오렌지 필 결합(Neel orange peel coupling), 또는 고정층(152)의 표류 자기장(Stray field)에 의한 영향에 의존할 수 있다. 상기 층간 상호 교환 결합 자기장은 자유층(130)의 자화용이축(magnetic easy axis) 방향으로 외부 자기장을 인가하였을 때에 나타나는 자기이력곡선이 원점으로 벗어난 정도를 나타낸다. 상기 층간 상호 교환 결합 자기장은 자유층(130)의 바이어스 자기장(H_{bias})으로 표현될 수 있다.
- [0075] 본 발명의 일 실시예에 따르면, 스핀 밸브 구조에서 자유층(130)의 층간 상호 교환 결합에 가장 큰 영향을 끼칠 것으로 예상되는 층은 자유층(130)과 고정층(152) 사이에 삽입되는 금속 스페이서층(140)이다.
- [0076] 상기 금속 스페이서층(140)은 구리 재질이고, 약 2.2 nm 두께가 되었을 때에, 강한 강자성 결합에 기인하는 핀홀 결합(Pinhole coupling)이 나타나지 않았다. 또한, 상기 금속 스페이서층(140)은 RKKY(Ruderman-Kittel-Kasuya-Yosida)-형태의 교환 결합상 두 번째로 가장 높은 반강자성 결합이 나타나 자유층의 바이어스 자기장에 대해 강자성 결합을 상쇄시켜 이 값을 줄여주는 두께이다. 그러나 금속 스페이서층(140)의 층간 교환 결합 상수(interlayer exchange coupling constant)의 수치도 작을 뿐만 아니라, 금속 스페이서층(140)의 두께가 2.2 nm 일 때의 반강자성 결합이 Neel orange peel 결합 현상에 의한 강자성 결합에 비해 그 영향이 현저히 작아, 결과적으로 자유층(130)의 바이어스 자기장은 원점에서 많이 벗어나 강자성 결합을 선호하는 수치를 갖는다.
- [0077] 자유층(130)의 바이어스 자기장에 외부에서 작용하는 요소(extrinsic component)로 자구벽에 기인한 정자기적 상호작용의 효과가 있다. 상기 정자기적 상호작용은 자유층(130)과 고정층(152) 내에 존재하는 널 자구벽 간의 상호작용으로 flux-closure를 형성한다. 상기 정자기적 상호작용은 자유층(130)의 자화 전환 과정에서 고정물의 역할을 하여 자화 전환 과정을 방해한다. 정자기적 상호작용의 세기는 자유층(130)과 고정층(152)에 존재하는 널 자구벽의 크기와 서로 간의 상대적인 크기, 자구벽의 양 혹은 밀도 등에 의해 조절될 수 있다.
- [0078] 자유층(130)의 바이어스 자기장의 크기를 줄이면, 거대자기저항 센서로 사용되었을 때, 자화 곤란축의 감도 특성이 향상되고, 자화 용이축에 기인한 노이즈가 억제될 수 있다.

- [0079] 자구벽에 기인한 정자기적 상호작용의 효과(Domain wall induced magnetostatic interaction)를 이용하여, 자유층(130)의 바이어스 자기장(Hbias)을 조절할 수 있다. 이 효과는 스핀 밸브 구조상의 자유층(130) 혹은 고정층(152)의 종류와 두께, 금속 스페이서층(140)의 두께, 상기 귀금속 스페이서층(154)의 종류와 두께 등을 조절하여 제어할 수 있다.
- [0080] 자유층(130)의 바이어스 자기장(Hbias)에 통상적으로 영향을 끼치는 RKKY-형태의 교환 결합, Neel orange peel 결합, 고정층의 표류 자기장 등의 3가지 요소로는 자유층(130)의 바이어스 자기장(Hbias)을 줄이는 데에는 한계가 있다. 하지만, 자구벽에 기인한 정자기적 상호작용을 이용하면 자유층(130)의 바이어스 자기장(Hbias)을 더욱 효과적으로 감소시킬 수 있다.
- [0081] 자유층(130)의 바이어스 자기장(Hbias)과 보자력을 이 두가지를 결정짓는 자유층(130)의 자화 전환 자기장의 크기를 조절하면, 자유층(130)의 바이어스 자기장(Hbias)을 제어할 수 있다. 자유층(130)의 자화 전환은 두 가지 경우로 분류할 수 있다. 첫 번째는 자유층(130)과 고정층(152)이 반평행한 상태에서 평행한 상태로 되도록 자유층의 자화 전환이 일어나는 것이다. 그리고 두 번째는 자유층(130)과 고정층(152)이 평행한 상태에서 반평행한 상태로 되도록 자유층의 자화 전환이 일어나는 것이다.
- [0082] 자구벽에 기인한 정자기적 상호작용을 이용할 경우, 평행한 상태에서 반평행한 상태로 자화 전환이 일어나는 자기장의 크기는 거의 변하지 않고 반평행한 상태에서 평행한 상태로 자화 전환이 일어나는 자기장의 크기를 변화시킬 수 있다. 따라서, 자유층의 자화 전환 중 반평행한 상태에서 평행한 상태로 일어나는 자기장의 크기를 증가시키면 결과적으로 자유층의 바이어스 자기장의 크기를 줄일 수 있다.
- [0083] 도 12는 본 발명의 일 실시예에 따른 자기 소자에서 귀금속 스페이서층의 재질 및 두께에 대하여 자화 용이축 방향의 외부 자기장에 따른 자화 특성을 나타낸다.
- [0084] 도 12의 (a)를 참조하면, 스핀 밸브 구조의 GMR 자기 소자는 Ta (5.0 nm)/Ni₈₀Fe₂₀ (3.0 nm)/Co₉₀Fe₁₀ (1.8 nm)/Cu (2.2 nm)/Co₉₀Fe₁₀ (2.0 nm)/귀금속 스페이서층/Ir₂₁Mn₇₉ (6.0 nm)/Ta (5.0 nm)를 가진다. 귀금속 스페이서층(154)은 Cu 또는 Pt일 수 있다. 아래 첨자는 옹그스트롬 단위의 두께이다. x축은 0e 단위의 자기장이고, y축은 포화 자화로 규격화된 자화이다. 외부 자기장은 자유층의 자화용이축 방향으로 인가된다. GMR 자기 소자는 히스테리시스 특성을 나타낸다.
- [0085] w/o는 귀금속 스페이서층이 삽입되지 않은 샘플이다. Pt₁Cu₀는 귀금속 스페이서층(154)을 나타내고, Pt는 1Å 이고, Cu는 0 Å으로 존재하지 않는다. 자화용이축 방향의 외부 자기장이 영인 근처에서 히스테리시스 특성을 나타낸다.
- [0086] 휘스톤 브리지 센서를 구성하는 경우, 자화 용이축 방향의 외부 자기장(Hx)에 기인한 신호는 억제될 필요가 있다. 자화 용이축 방향의 외부 자기장(Hx)에 기인한 신호를 억제하기 위하여, 히스테리시스의 기울기가 최대인 지점들(A,B)은 센싱 영역의 외측에 배치될 필요가 있다. 히스테리시스의 기울기가 최대인 두 지점(A,B)의 중간 지점인 바이어스 자기장(H_{bias})은 영에 근접할 필요가 있다.
- [0087] 도 12의 (a)를 참조하면, Pt₁Cu₁의 샘플은 귀금속 스페이서층(154)이 삽입되지 않은 샘플(w/o)에 대비하여 넓은 센싱 영역을 가진다. 또한, 히스테리시스의 기울기가 최대인 두 지점(A,B)의 중간 지점인 바이어스 자기장(H_{bias})는 최소값을 가진다.
- [0088] 도 12의 (b)를 참조하면, Pt₂Cu₁의 샘플은 귀금속 스페이서층(154)이 삽입되지 않은 샘플(w/o)에 대비하여 넓은 센싱 영역을 가진다. 또한, 히스테리시스의 기울기가 최대인 두 지점(A, B)의 중간 지점인 바이어스 자기장(H_{bias})는 최소값을 가진다.
- [0089] 도 12의 (c)를 참조하면, Cu₂Pt₁의 샘플은 귀금속 스페이서층(154)이 삽입되지 않은 샘플(w/o)에 대비하여 넓은 센싱 영역을 가진다. 또한, 히스테리시스의 기울기가 최대인 두 지점(A,B)의 중간 지점인 바이어스 자기장(H_{bias})은 최소값을 가진다.
- [0090] 도 12의 (d)를 참조하면, Cu₃Pt₂의 샘플은 귀금속 스페이서층(154)이 삽입되지 않은 샘플(w/o)에 대비하여 넓은 센싱 영역을 가진다. 또한, 히스테리시스의 기울기가 최대인 두 지점의 중간 지점인 바이어스 자기장(H_{bias})은 최

소값을 가진다.

- [0091] 상기 귀금속 스페이서층(154)을 반강자성층(156)과 고정층(152) 사이에 삽입하였을 경우, 반평행 상태에서 평행 상태로의 자유층 자화 전환 자기장 크기가 조절된다. 결과적으로, 자유층(130)의 바이어스 자기장(H_{bias})은 감소될 수 있다. 특히, 단일층을 사용하였을 때보다 이중층을 사용하였을 때에 더 큰 효과를 얻을 수 있다.
- [0092] 도 13은 본 발명의 일 실시예에 따른 자기 소자에서 귀금속 스페이서층의 유무에 따른 MOKE(Magneto-optic Kerr effect)현미경 사진 및 히스테리시스 특성을 나타내는 도면이다.
- [0093] 도 13을 참조하면, 스핀 밸브 구조의 거대자기저항 박막의 반평행 상태에서 평행 상태로의 자유층(130)의 자화 전환 과정 중 자구벽의 거동을 수 0e 내지 수십 0e의 범위에서 관찰한 MOKE 현미경 사진이 표시된다. 진행 과정은 우측의 그래프를 통해 간략하게 도시하였다. (a)~(d) : 귀금속 스페이서층(154)을 삽입하지 않은 샘플이다. (e)~(h) : 2 Å 두께의 Pt와 1 Å 두께의 Cu를 이중층 형태로 귀금속 스페이서층(154)을 삽입한 샘플이다. (i)~(l) : 3 Å 두께의 Cu와 2 Å 두께의 Pt를 이중층 형태로 귀금속 스페이서층(154)을 삽입한 샘플이다. 고정층(152)은 반강자성층(156)에 의해 교환 바이어스 자기장의 방향으로 강하게 고정된다. 따라서, 단일 자구 상태의 거동을 보이므로 자유층(130)의 널 자구벽 밀도가 반강자성층(156)의 널 자구벽 밀도보다 더 높다.
- [0094] (a)~(d)를 참조하면, 귀금속 스페이서층(154)을 삽입하지 않았을 경우, 반강자성층(156) 내에 이물질이 없다. 따라서, 널 자구벽의 밀도가 높아지지 않아 자화 전환 과정에서 자구벽의 이동에 대해 고정시키는 flux-closure가 적다. 이에 따라, 자구의 사이즈가 대체로 크고, 자구벽의 이동이 원활하게 일어난다.
- [0095] (e)~(h) 및 (i)~(l)를 참조하면, 귀금속 스페이서층(154)을 삽입하였을 경우, 반강자성층(156) 내에서 귀금속 스페이서층(154)의 귀금속 원자가 이물질 역할을 한다. 이에 따라, 귀금속 스페이서층(154)은 널 자구벽의 밀도를 증가시키고, 반강자성층(156) 내의 증가된 널 자구벽은 자유층(130) 내의 널 자구벽과 자구벽에 기인한 정자기적 상호작용으로 flux-closure를 형성한다. 이에 따라, 귀금속 스페이서층(154)은 반평행 상태에서 평행 상태로의 자유층 자화 전환 과정에 고정물 역할을 한다. 결과적으로, 자유층(130)의 반평행 상태에서 평행 상태로의 자화 전환 자기장의 크기 증가로 인하여 바이어스 자기장(H_{bias})은 감소한다.
- [0096] 도 14는 본 발명의 일 실시예에 따른 자기 소자에서 자화 용이축 방향의 외부 자기장에 따른 자기 저항 비를 나타내는 실험 결과들이다.
- [0097] 도 15는 도 14에서 Cu_3Pt_2 조건에서 자기 저항 비를 확대한 그래프이다.
- [0098] 도 14 및 도 15를 참조하면, 귀금속 스페이서층(154)의 유무에 따른 자기 저항 비가 표시된다. 외부 자기장(H_x)은 자유층(130)의 자화용이축 방향으로 인가된다. 귀금속 스페이서층(154)을 삽입한 경우, 반평행 상태에서 평행 상태로의 자유층 자화 전환 자기장의 크기는 널 자구벽에 기인한 정자기적 상호작용 효과에 의해 증가한다. 이에 따라, 자유층의 결과적인 바이어스 자기장(H_{bias})은 감소한다. 또한 귀금속 스페이서층(154)을 삽입하지 않았을 때보다 삽입하였을 때에, 귀금속 스페이서층(154)의 위·아래 계면에서 전자의 정반사성 산란(electronic specular scattering)에 의해 거대자기저항비의 크기가 증가한다.
- [0099] 귀금속 스페이서(154)의 구조가 Cu_3Pt_2 조건인 경우, 자기 저항비는 히스테리시스 특성을 나타낸다. 자기 저항비가 급격히 증가하는 영역들은 0 0e를 중심으로 센싱 영역(-60e~ +60e)의 외측에 배치되고, 바이어스 자기장(H_{bias})은 0.5 0e으로 0에 근접한다. 따라서, 휘스톤브리지 구조에서, 자화 용이축 방향의 외부 자기장(H_x)에 기인한 신호는 억제될 수 있다. 휘스톤브리지 구조에서, 자화 곤란축 방향의 외부 자기장(H_y)에 기인한 신호만이 측정될 수 있다.
- [0100] 도 16은 본 발명의 일 실시예에 따른 자기 소자에서 자화 곤란축 방향의 외부 자기장에 따른 자기 저항 비를 나타내는 실험 결과들이다.
- [0101] 도 16을 참조하면, 귀금속 스페이서층(154)의 유무에 따른 자기 저항 비가 표시된다. 외부 자기장(H_y)은 자유층(130)의 곤란축 방향으로 인가된다. 0~10 0e의 외부 자기장 구간에서 자기 저항비의 기울기는 감도(S)에 직접적으로 영향을 미친다. 자기 저항비의 기울기는 자유층(130)의 바이어스 자기장(H_{bias})의 크기가 작을수록 증가한다. 자구벽에 기인한 정자기적 상호작용 효과에 의해 반평행 상태에서 평행 상태로의 자유층 자화 전환 자기장이 증가한다. 따라서, 자유층의 보자력이 증가하더라도 자유층(130)의 바이어스 자기장(H_{bias})이 감소하면, 거대자기저항 소자의 감도가 향상된다.

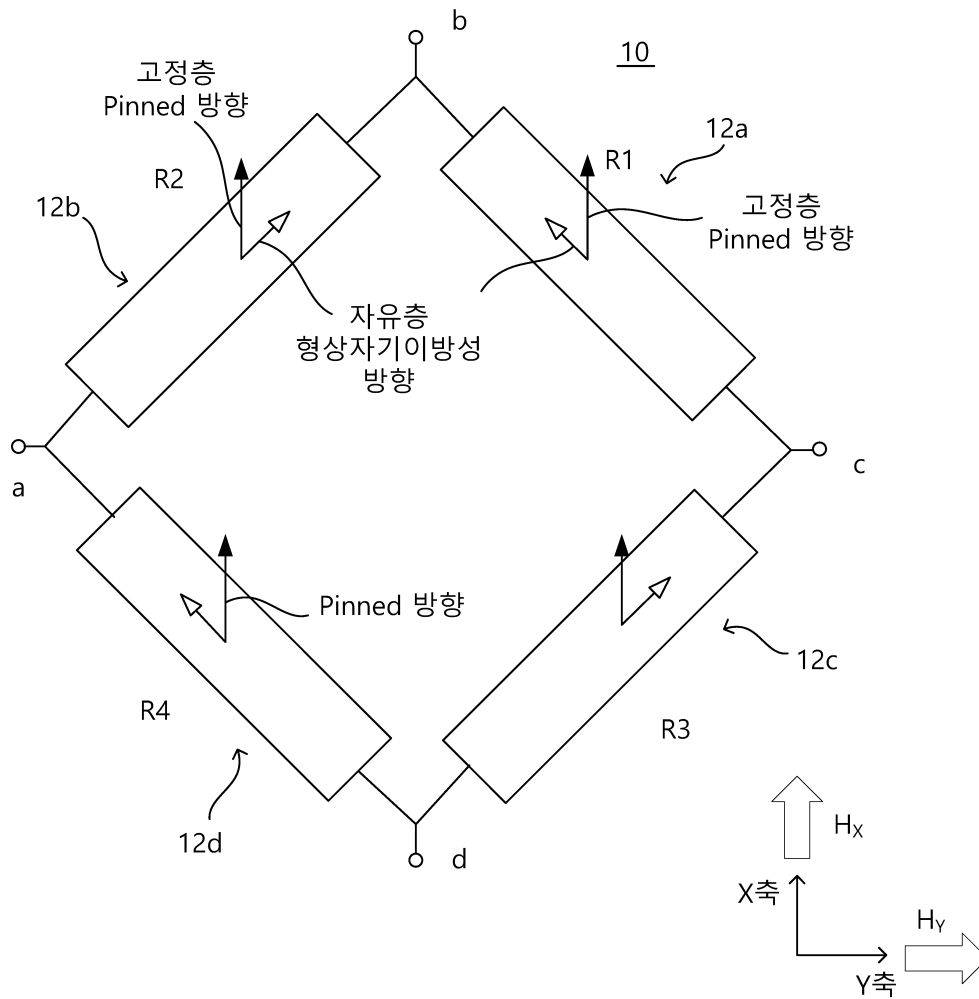
- [0102] 도 17은 본 발명의 일 실시예에 따른 자기 소자에서 감도 (S)-자유층의 바이어스 자기장(H_{bias})의 상관관계를 나타내는 그래프이다.
- [0103] 도 17을 참조하면, 감도(S)와 자유층(130)의 바이어스 자기장(H_{bias})은 서로 강한 음의 상관관계를 갖는다. 귀금속 스페이서층(154)이 삽입되지 않았을 때, 바이어스 자기장(H_{bias})은 5.3 Oe이고 감도(S)는 6.01 mV/mA○Oe이다. 귀금속 스페이서층(154)으로 $[Pt_2/Cu_1]$ 이중층이 삽입되었을 때, 바이어스 자기장(H_{bias})은 0.25 Oe이고, 감도(S)는 8.02 mV/mA○Oe이다. 귀금속 스페이서층(154)으로 $[Cu_3/Pt_2]$ 이중층이 삽입되었을 때, 바이어스 자기장(H_{bias})은 0.5 Oe이고, 감도(S)는 12.01 mV/mA○Oe이다.
- [0104] 도 18은 본 발명의 다른 실시예에 따른 자기 소자를 나타내는 단면도이다.
- [0105] 도 18을 참조하면, 상기 자기 소자(200)는, 면내 자화 방향을 가지는 고정층(152); 면내 자화 방향을 가지고 상기 고정층(152)과 수직으로 이격되어 정렬된 자유층(130); 상기 고정층(152)과 상기 자유층(130) 사이에 배치된 터널 절연층(140); 상기 고정층의 자화 방향을 고정하고 상기 고정층과 수직으로 이격되어 정렬된 반강자성층(156); 및 상기 고정층(152)과 상기 반강자성층(156) 사이에 배치된 귀금속 스페이서층(154)을 포함한다. 상기 귀금속 스페이서층(154)은 구리 또는 백금의 단층 박막, 구리 및 백금의 다층 박막이고, 상기 귀금속 스페이서층(154)의 두께는 0.1 nm 내지 0.8 nm일 수 있다. 상기 자유층(130)은 형상 자기 이방성을 가지고, 상기 자기 소자(200)는 휘스톤 브리지 구조로 연결될 수 있다.
- [0106] 터널 자기 저항 효과를 이용한 자기 소자(200)는 거대자기 저항효과를 이용한 자기 소자(100)의 금속 페이서층(140)을 터널 절연층(240)으로 대체될 수 있다. 전극들(202a, 202b)은 자기 소자(200)의 상부면과 하부면에 배치될 수 있다. 자기 소자(200)는 거대자기 저항 소자와 유사한 효과에 의하여 자화 용이축의 바이어스 자기장(H_{bias})을 감소시키기 위하여 상기 귀금속 스페이서층(154)이 삽입된다.
- [0107] 상기 터널 절연층(240)은 MgO , AlO_x , 또는 GdO_x 일 수 있다. 상기 터널 절연층(240)의 두께는 수 nm일 수 있다.
- [0108] 상기 귀금속 스페이서층(154)은 Pt_2Cu_1 , Cu_2Pt_1 , 또는 Cu_3Pt_2 이고, 아래 첨자는 옹그스트롬 단위의 두께이다.
- [0109] 상기 고정층(154)은 CoFe이고, 상기 자유층(130)은 NiFe의 제1 강자성층(132) 및 CoFe의 제2 강자성층(134)을 포함할 수 있다.
- [0110] 이상에서는 본 발명을 특정의 바람직한 실시예에 대하여 도시하고 설명하였으나, 본 발명은 이러한 실시예에 한정되지 않으며, 당해 발명이 속하는 기술분야에서 통상의 지식을 가진 자가 특허청구범위에서 청구하는 본 발명의 기술적 사상을 벗어나지 않는 범위 내에서 실시할 수 있는 다양한 형태의 실시예들을 모두 포함한다.

부호의 설명

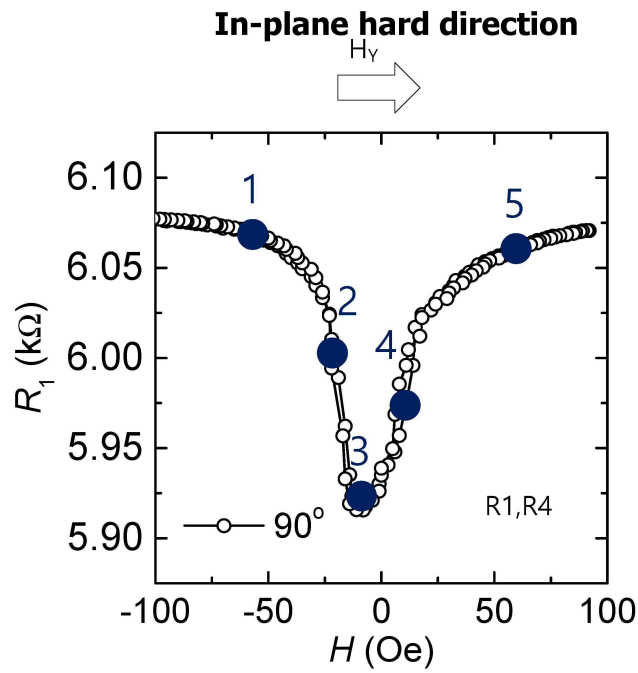
- [0111] 120: 씨드층
130: 자유층
140: 금속 스페이서층
152: 고정층
154: 귀금속 스페이서층
156: 반강자성층

도면

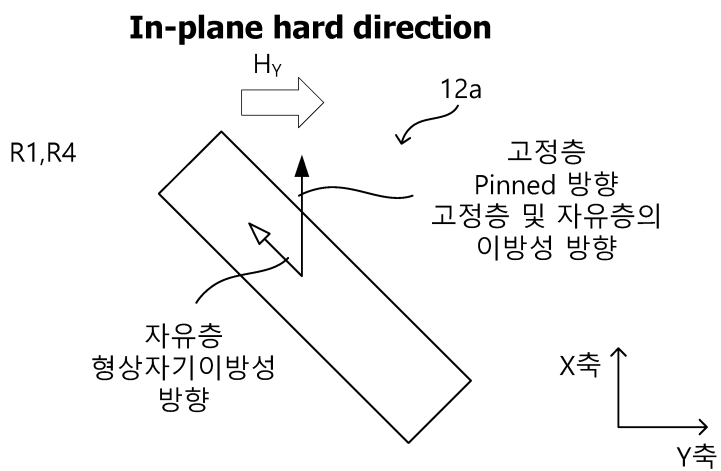
도면1



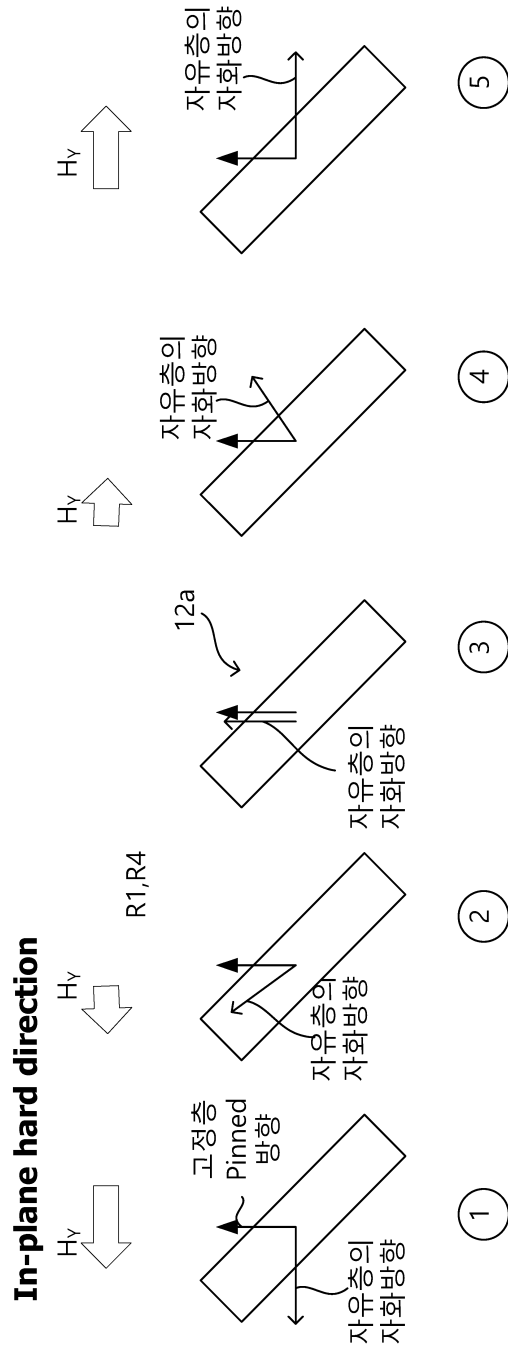
도면2



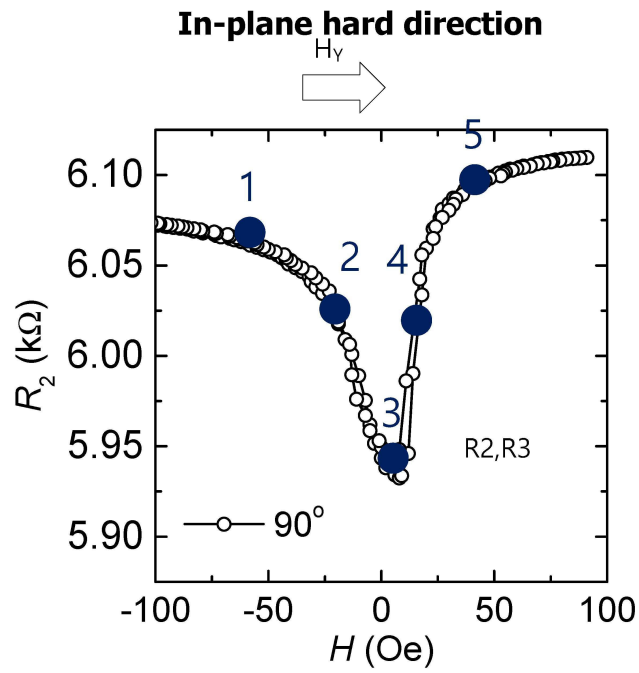
도면3



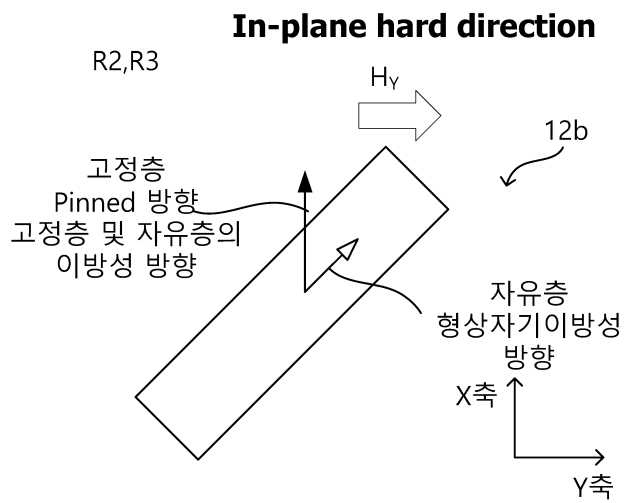
도면4



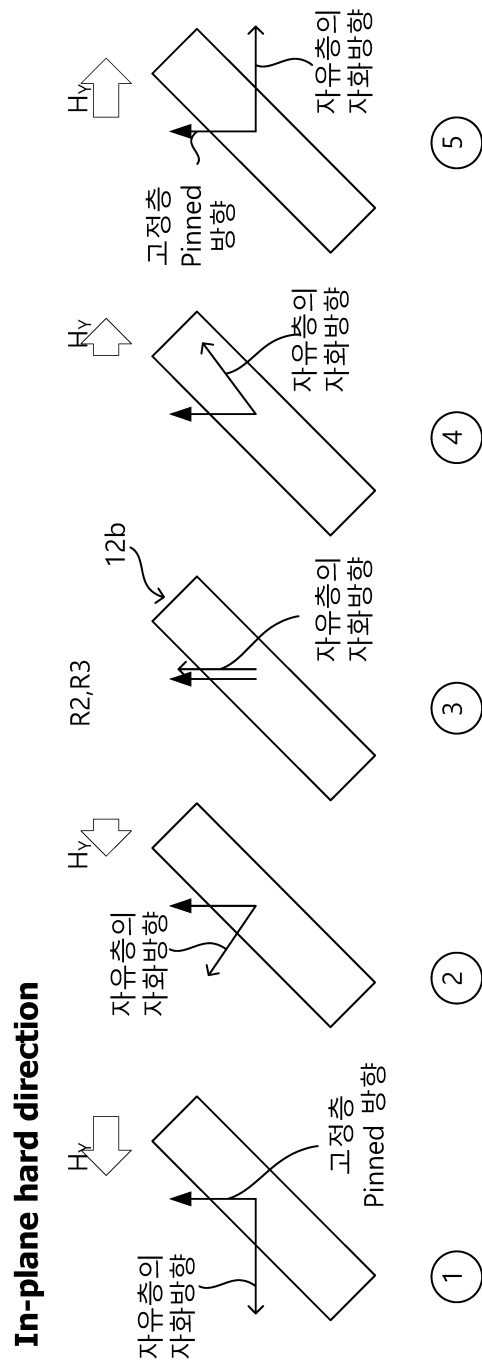
도면5



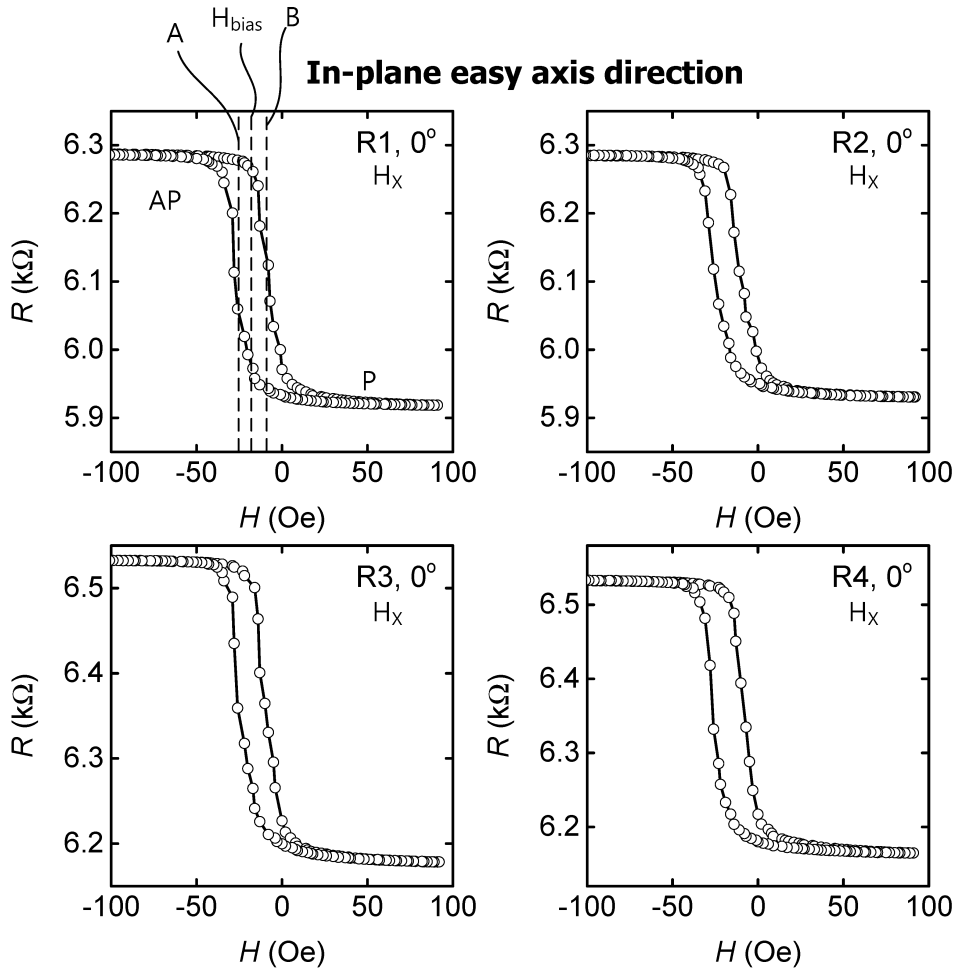
도면6



도면7

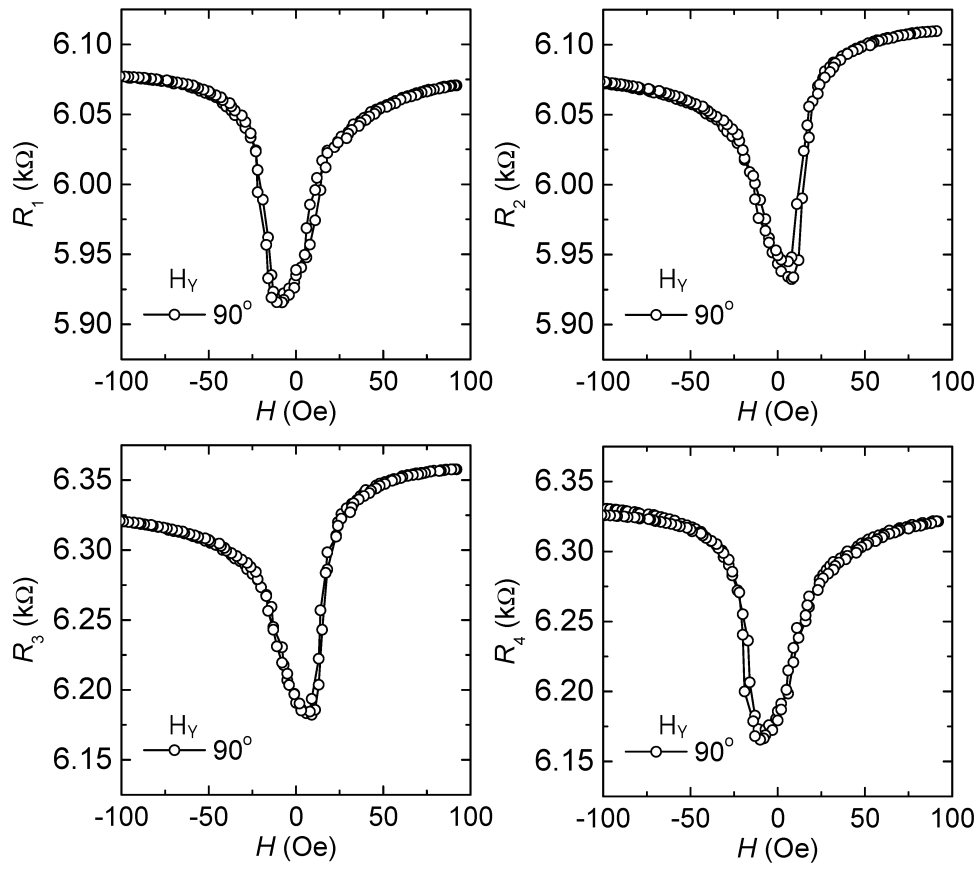


도면8

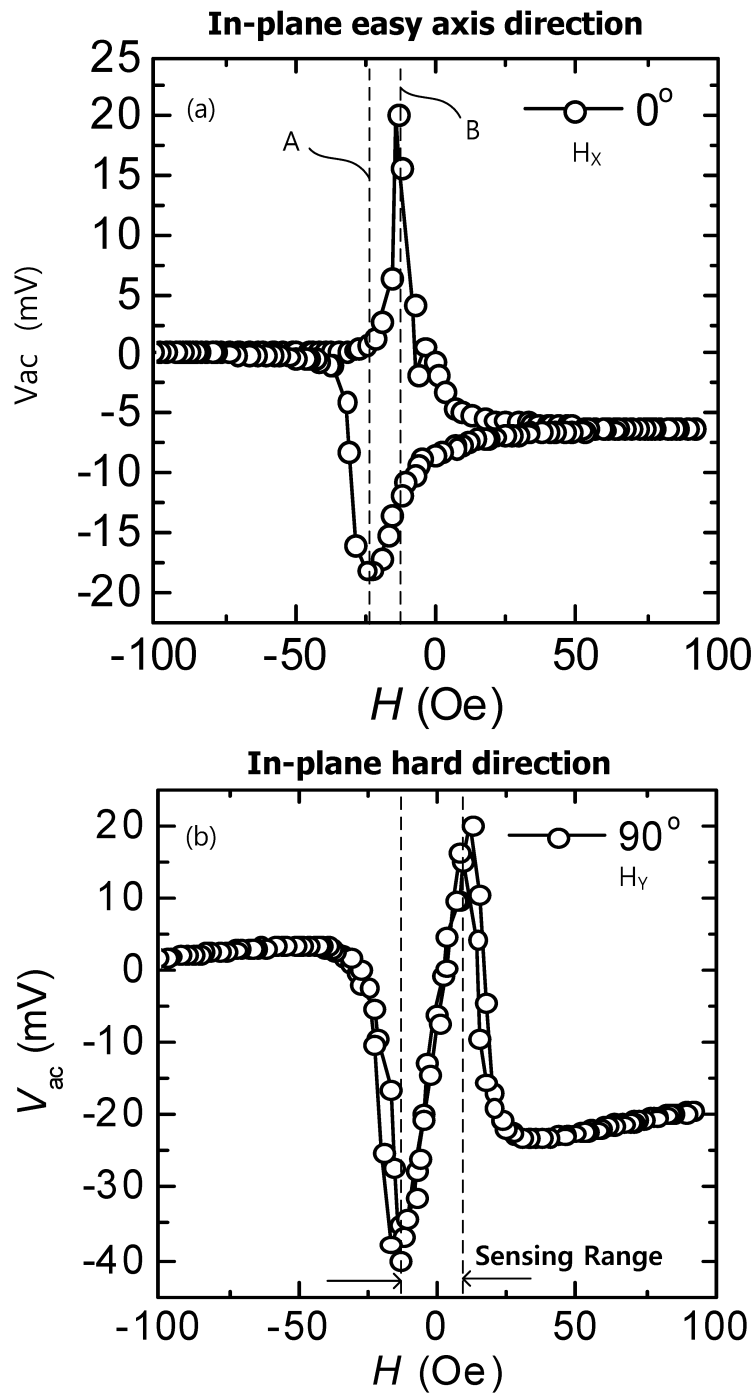


도면9

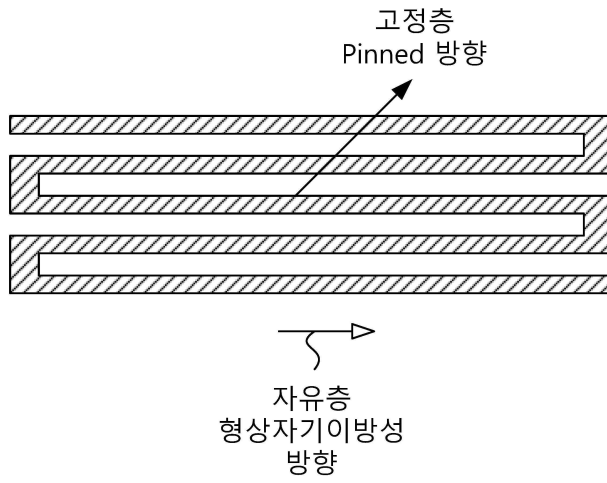
In-plane hard direction



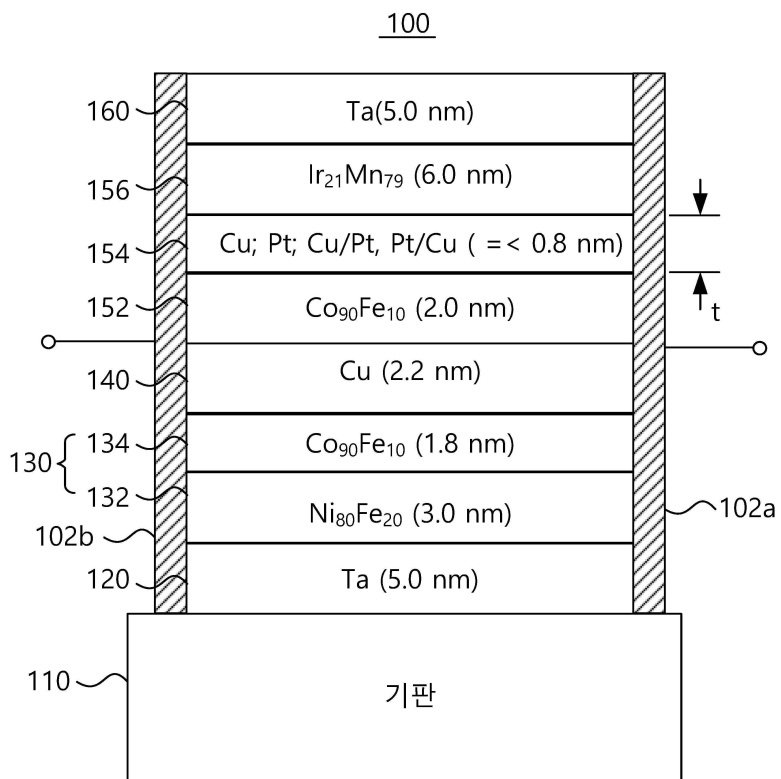
도면10



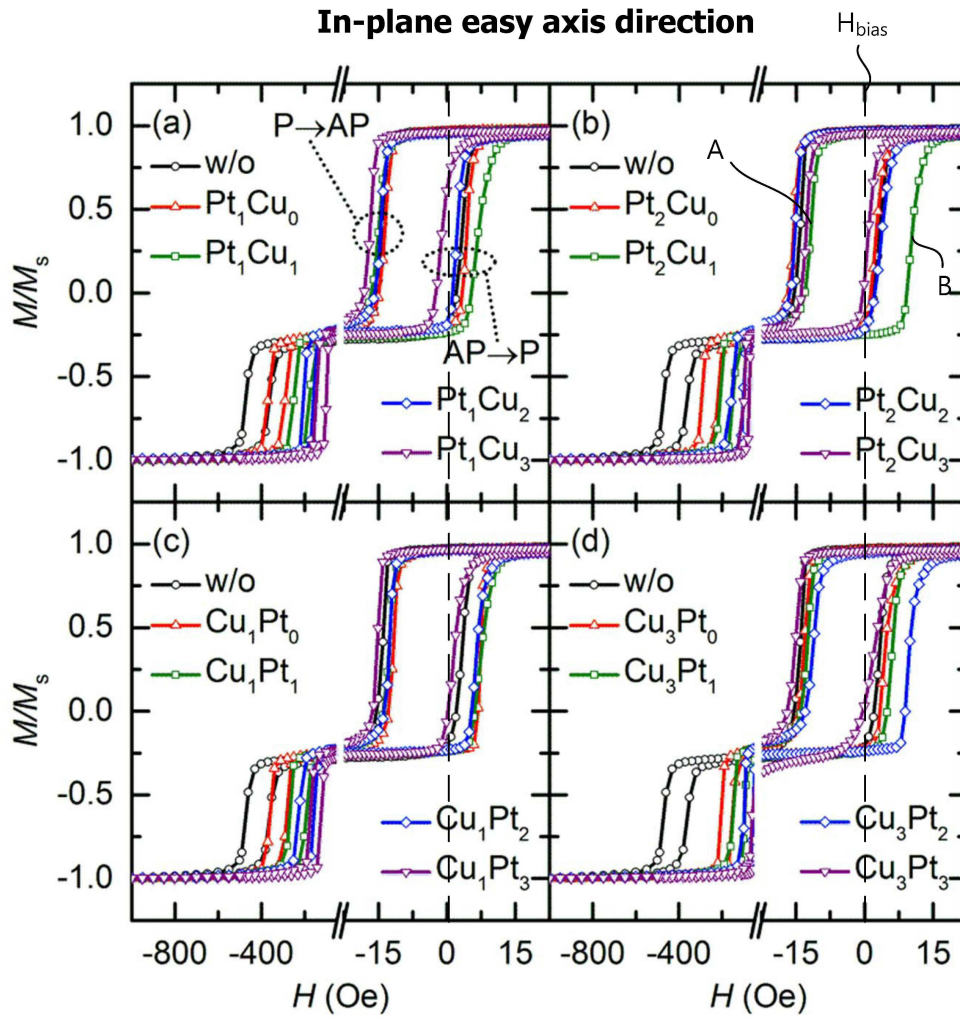
도면11a



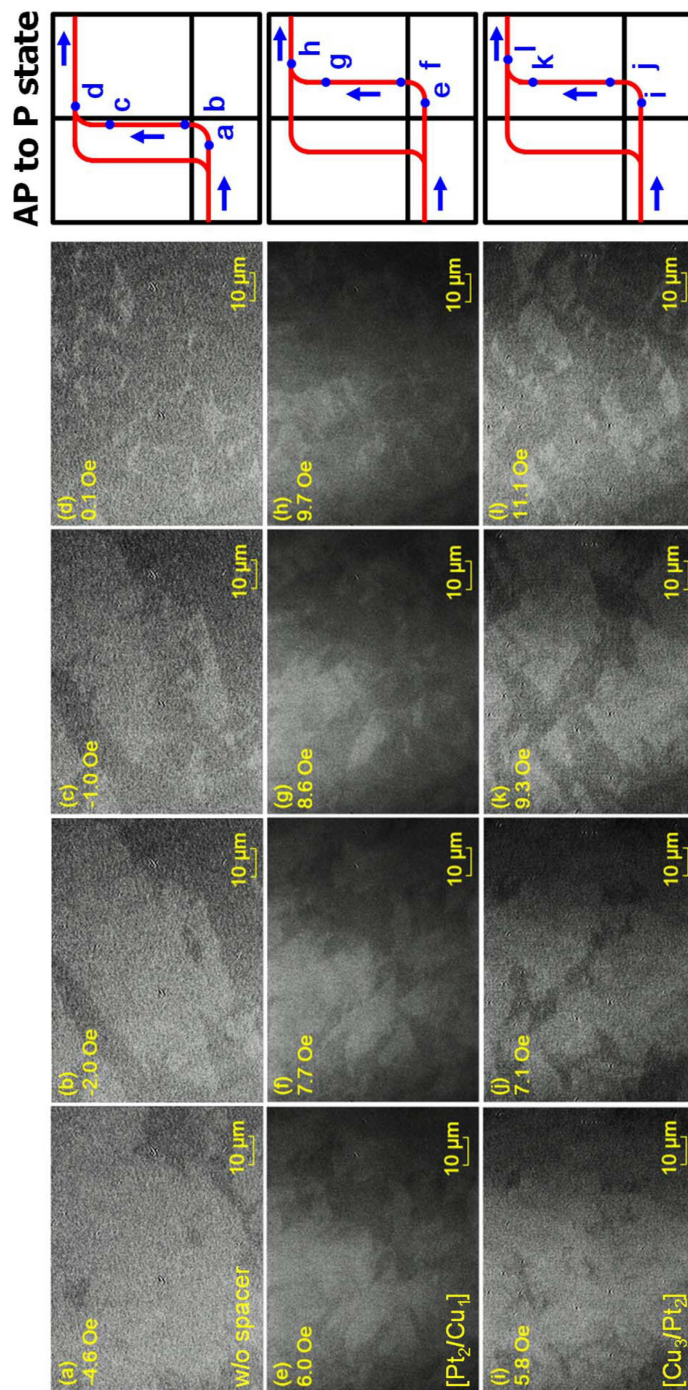
도면11b



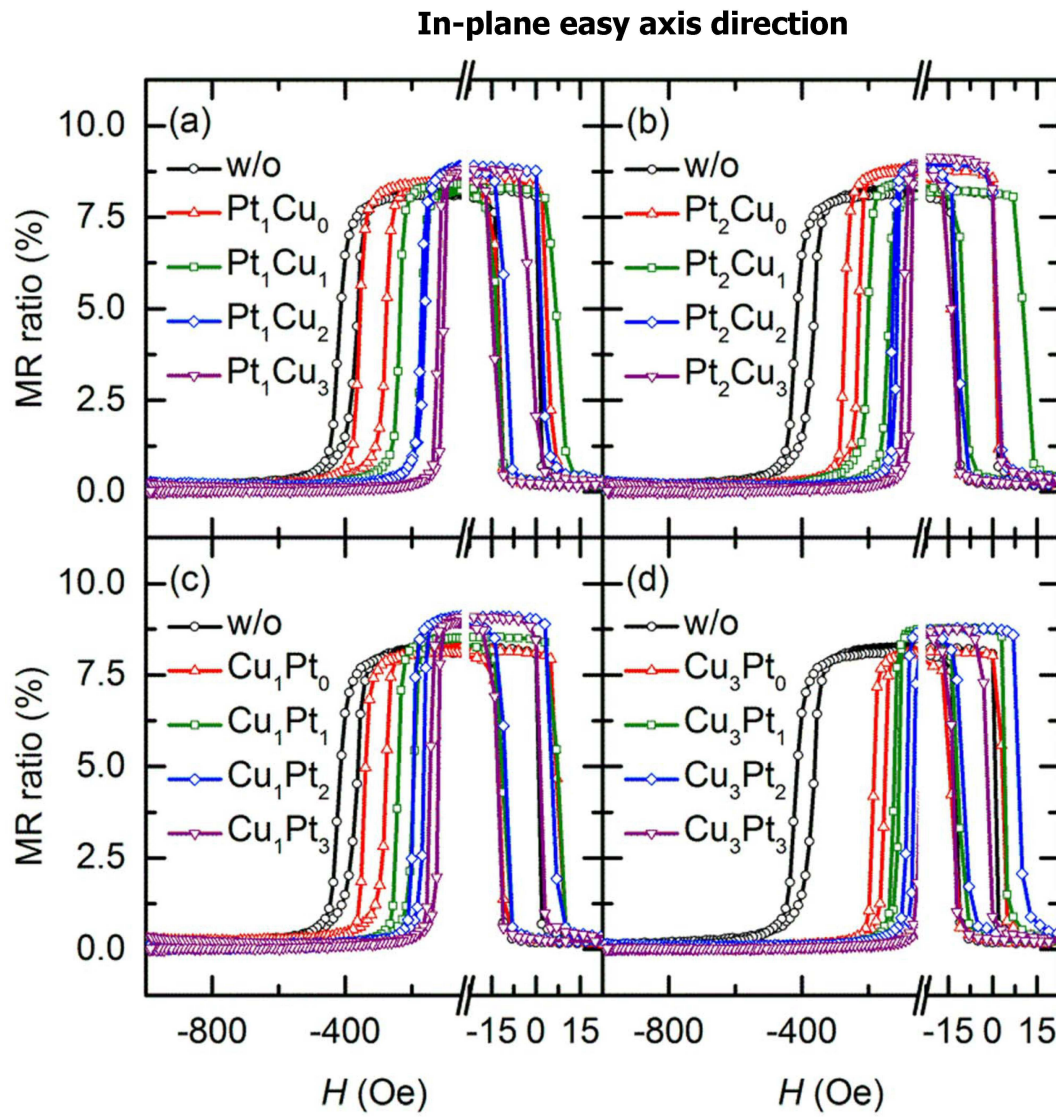
도면12



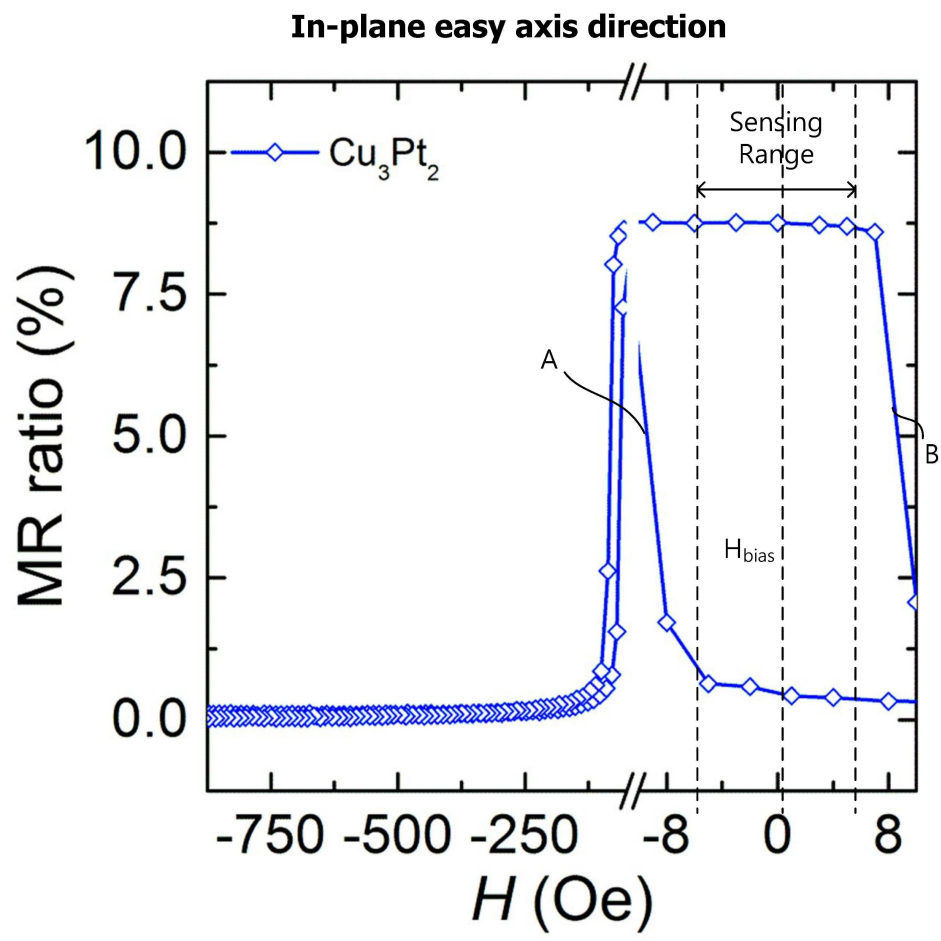
도면13



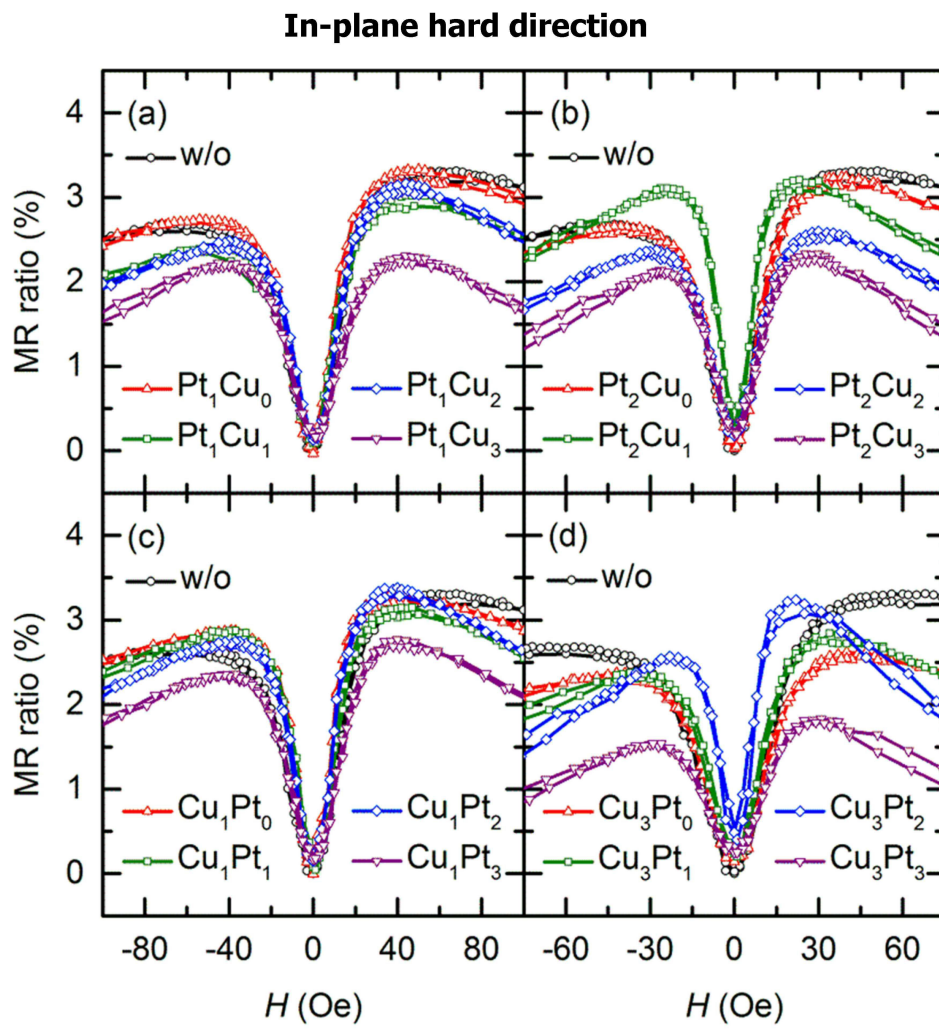
도면14



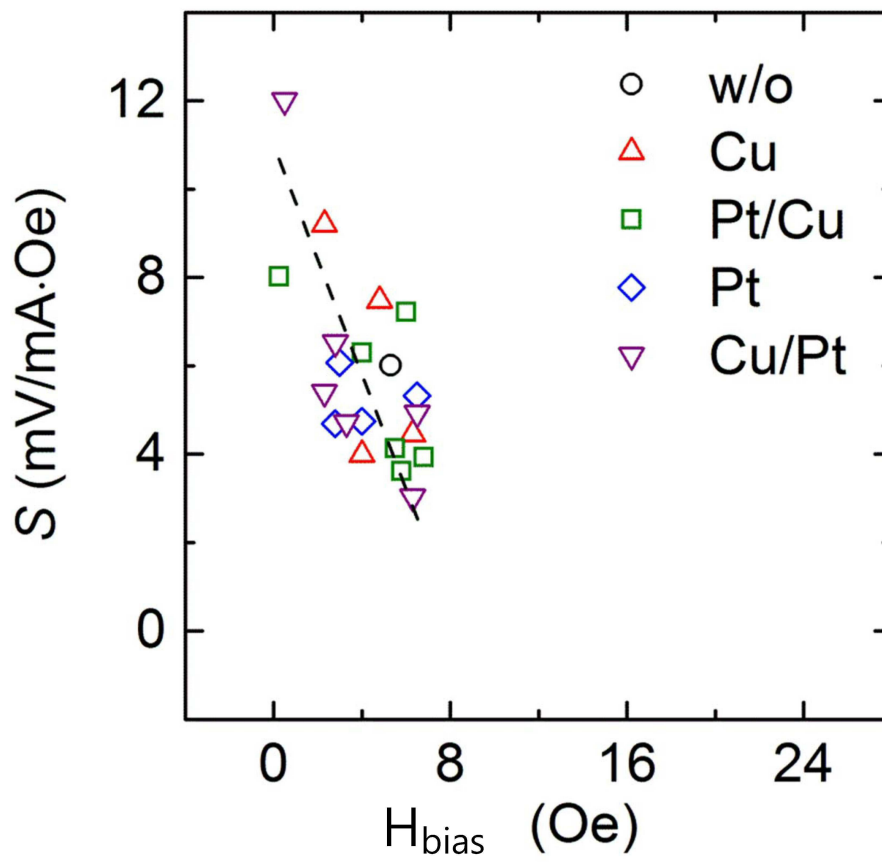
도면15



도면16



도면17



도면18

