

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第3746578号
(P3746578)

(45) 発行日 平成18年2月15日(2006.2.15)

(24) 登録日 平成17年12月2日(2005.12.2)

(51) Int.C1.

F 1

G 10 H 7/00 (2006.01)

G 10 H 7/00 511 N

請求項の数 7 (全 34 頁)

(21) 出願番号 特願平8-271072
 (22) 出願日 平成8年10月14日(1996.10.14)
 (65) 公開番号 特開平10-116082
 (43) 公開日 平成10年5月6日(1998.5.6)
 審査請求日 平成15年10月8日(2003.10.8)

(73) 特許権者 000116068
 ローランド株式会社
 静岡県浜松市細江町中川2036番地の1
 (74) 代理人 100087000
 弁理士 上島 淳一
 (72) 発明者 猿橋 隆
 大阪府大阪市北区堂島浜1丁目4番16号
 ローランド株式会社内

審査官 板橋 通孝

最終頁に続く

(54) 【発明の名称】波形発生装置

(57) 【特許請求の範囲】

【請求項1】

波形データを記憶した波形記憶手段と、
 前記波形データの再生の開始/終了および音高を指示する演奏情報を入力する演奏情報
 入力手段と、

前記波形記憶手段の波形データを、前記演奏情報入力手段から入力された演奏情報に対
 応した音高で読み出す波形読み出し手段と
 を有して構成され、
 前記波形読み出し手段は、

前記演奏情報入力手段で入力された先の演奏情報に対応して開始された波形データの
 読出し中に、後の演奏情報が入力され再生開始が指示された時、前記読み出し中の波形データ
 のうちの前記後の演奏情報が入力されたタイミング以降の部分を前記後の演奏情報に対
 応した音高で読み出す

ことを特徴とする波形発生装置。

【請求項2】

波形データを記憶した波形記憶手段と、
 前記波形データの再生の開始/終了および音高を指示する演奏情報を入力する演奏情報
 入力手段と、

前記波形記憶手段の波形データを、前記演奏情報入力手段から入力された演奏情報に対
 応した音高で読み出す波形読み出し手段と

10

20

を有して構成され、

前記波形読出し手段は、

前記演奏情報入力手段で入力された先の演奏情報に対応して開始された波形データの読出し中に、後の演奏情報が入力され再生開始が指示された時、それまでの前記先の演奏情報による波形データの読出しに引き続いて、前記読出し中の波形データのうちの前記後の演奏情報が入力されたタイミング以降の部分を、前記先の演奏情報に対応した音高での記憶波形データの読出しと並行して、前記後の演奏情報に対応した音高で読み出す

ことを特徴とする波形発生装置。

【請求項3】

請求項1または2のいずれか1項に記載の波形発生装置において、さらに、

音高にかかわらず一定の速度で進行する波形再生の時間的進行を示す進行位置情報を生成する進行位置情報生成手段を有し、

前記波形読出し手段は、

前記波形データ記憶手段から前記進行位置情報生成手段の示す進行位置情報に対応した位置の波形データの読出しを行う

ことを特徴とする波形発生装置。

【請求項4】

波形データを記憶した波形記憶手段と、

前記波形データの再生の開始/終了および音高を指示する演奏情報を入力する演奏情報入力手段と、

前記波形データの読み出し速度を変更して前記波形データのホルマントを変更するためのホルマント変更情報を入力するホルマント変更情報入力手段と、

前記波形記憶手段に記憶された波形データの所望区間を前記ホルマント変更情報に応じた読み出し速度で読み出し、前記演奏情報による音高に対応した周期で合成する波形読出し合成手段と

を有して構成され、

前記波形読出し合成手段は、

前記演奏情報入力手段で入力された先の演奏情報に対応して開始された波形データの読出し合成中に、後の演奏情報が入力され再生開始が指示された時、前記読出し中の波形データのうちの前記後の演奏情報が入力されたタイミング以降の部分を、前記後の演奏情報による音高に対応させて読み出し合成する

ことを特徴とする波形発生装置。

【請求項5】

波形データを記憶した波形記憶手段と、

前記波形データの再生の開始/終了および音高を指示する演奏情報を入力する演奏情報入力手段と、

前記波形データの読み出し速度を変更して前記波形データのホルマントを変更するためのホルマント変更情報を入力するホルマント変更情報入力手段と、

前記波形記憶手段に記憶された波形データの所望区間を前記ホルマント変更情報に応じた読み出し速度で読み出し、前記演奏情報による音高に対応した周期で合成する波形読出し合成手段と

を有して構成され、

前記波形読出し合成手段は、

前記演奏情報入力手段で入力された先の演奏情報に対応して開始された波形データの読出し合成中に、後の演奏情報が入力され再生開始が指示された時、それまでの前記先の演奏情報による波形データの読出し合成に引き続いて、前記読出し中の波形データのうちの前記後の演奏情報が入力されたタイミング以降の部分を、前記先の演奏情報による音高に対応した読み出し合成と並行して、前記後の演奏情報による音高に対応させた読み出し合成を行う

ことを特徴とする波形発生装置。

10

20

30

40

50

【請求項 6】

請求項 4 または 5 のいずれか 1 項に記載の波形発生装置において、さらに、音高にかかわらず一定の速度で進行する波形再生の時間的進行を示す進行位置情報を生成する進行位置情報生成手段を有し、

前記波形読み出し合成手段は、

前記波形データ記憶手段から前記進行位置情報生成手段の示す進行位置情報に対応した区間の波形データの読み出し合成を行う

ことを特徴とする波形発生装置。

【請求項 7】

請求項 4、5 または 6 のいずれか 1 項に記載の波形発生装置において、

前記波形読み出し合成手段は、

前記波形記憶手段に記憶された波形データのピッチを入力するピッチ情報入力手段を有し、前記波形データ記憶手段から前記入力されたピッチ情報に基づく 2 周期分の区間の波形データの読み出し合成を行う

ことを特徴とする波形発生装置。

【発明の詳細な説明】**【0001】****【発明の属する技術分野】**

本発明は電子楽器の波形発生装置、更に詳しくはメモリに記憶された波形データを読み出して再生する波形発生装置に関する。かかる波形発生装置は例えばサンプラと呼ばれているような電子楽器に用いられる。

【0002】

従来、サンプラのような電子楽器において波形データを読み出して再生するときには、一般にはキーボードのキーのオン / オフで再生音高と再生の開始 / 終了を指定し、その指定した音高で波形データを再生する。このときの音高の制御は、メモリから再生音高に対応した読み出し速度で読み出すことで実現している。従って、メモリから同じ波形を読み出す場合、音高によって再生時間が異なってしまう。

【0003】**【発明が解決しようとする課題】**

従来のサンプラ等では、レガート演奏のような特定の演奏操作に対応した鍵操作を行った場合、初めの操作鍵に従って発音している波形データを、次の操作鍵に従って引き続き発音するようなことはできなかった。波形データの再生は鍵演奏によって再生指示がある毎にその波形データの先頭部から再生していた。あるいは、波形データの再生指示があった後で、その再生中に重ねて再生指示があった場合にも、後で再生指示があった再生波形はその波形データの先頭部分から再生を始めていた。このため音楽的効果として単調であった。

【0004】

本発明はかかる問題点に鑑みてなされたものであり、その目的とするところは、上記のような波形発生装置において、波形の再生中に後の再生指示があった場合における波形の再生態様を豊富にして、音楽的効果を豊富化することにある。

【0005】**【課題を解決するための手段】**

上述の課題を解決するために、本発明にかかる波形発生装置は、波形データを記憶した波形記憶手段と、上記波形データの再生の開始 / 終了および音高を指示する演奏情報を入力する演奏情報入力手段と、上記波形記憶手段の波形データを、上記演奏情報入力手段から入力された演奏情報に対応した音高で読み出す波形読み出し手段とを有して構成され、上記波形読み出し手段は、上記演奏情報入力手段で入力された先の演奏情報に対応して開始された波形データの読み出し中に、後の演奏情報が入力され再生開始が指示された時、上記読み出し中の波形データのうちの上記後の演奏情報が入力されたタイミング以降の部分を上記後の演奏情報に対応した音高で読み出すようにしたものである。

10

20

30

40

50

【0006】

また、本発明にかかる波形発生装置は、波形データを記憶した波形記憶手段と、上記波形データの再生の開始／終了および音高を指示する演奏情報を入力する演奏情報入力手段と、上記波形記憶手段の波形データを、上記演奏情報入力手段から入力された演奏情報に対応した音高で読み出す波形読み出し手段とを有して構成され、上記波形読み出し手段は、上記演奏情報入力手段で入力された先の演奏情報に対応して開始された波形データの読み出し中に、後の演奏情報が入力され再生開始が指示された時、それまでの上記先の演奏情報による波形データの読み出しに引き続いて、上記読み出し中の波形データのうちの上記後の演奏情報が入力されたタイミング以降の部分を、上記先の演奏情報に対応した音高での記憶波形データの読み出しと並行して、上記後の演奏情報による音高に対応した音高で読み出すようにしたものである。10

【0007】

また、本発明にかかる波形発生装置は、上記した本発明にかかる波形発生装置において、さらに、音高にかかわらず一定の速度で進行する波形再生の時間的進行を示す進行位置情報を生成する進行位置情報生成手段を有し、上記波形読み出し手段は、上記波形データ記憶手段から上記進行位置情報生成手段の示す進行位置情報に対応した位置の波形データの読み出しを行うようにしたものである。

また、本発明にかかる波形発生装置は、波形データを記憶した波形記憶手段と、上記波形データの再生の開始／終了および音高を指示する演奏情報を入力する演奏情報入力手段と、上記波形データの読み出し速度を変更して上記波形データのホルマントを変更するためのホルマント変更情報を入力するホルマント変更情報入力手段と、上記波形記憶手段に記憶された波形データの所望区間を上記ホルマント変更情報に応じた読み出し速度で読み出し、上記演奏情報による音高に対応した周期で合成する波形読み出し合成手段とを有して構成され、上記波形読み出し合成手段は、上記演奏情報入力手段で入力された先の演奏情報に対応して開始された波形データの読み出し合成中に、後の演奏情報が入力され再生開始が指示された時、上記読み出し中の波形データのうちの上記後の演奏情報が入力されたタイミング以降の部分を、上記後の演奏情報による音高に対応させて読み出し合成するようにしたものである。20

また、本発明にかかる波形発生装置は、波形データを記憶した波形記憶手段と、上記波形データの再生の開始／終了および音高を指示する演奏情報を入力する演奏情報入力手段と、上記波形データの読み出し速度を変更して上記波形データのホルマントを変更するためのホルマント変更情報を入力するホルマント変更情報入力手段と、上記波形記憶手段に記憶された波形データの所望区間を上記ホルマント変更情報に応じた読み出し速度で読み出し、上記演奏情報による音高に対応した周期で合成する波形読み出し合成手段とを有して構成され、上記波形読み出し合成手段は、上記演奏情報入力手段で入力された先の演奏情報に対応して開始された波形データの読み出し合成中に、後の演奏情報が入力され再生開始が指示された時、それまでの上記先の演奏情報による波形データの読み出し合成に引き続いて、上記読み出し中の波形データのうちの上記後の演奏情報が入力されたタイミング以降の部分を、上記先の演奏情報による音高に対応した読み出し合成と並行して、上記後の演奏情報による音高に対応させた読み出し合成を行うようにしたものである。30

また、本発明にかかる波形発生装置は、上記した本発明にかかる波形発生装置において、さらに、音高にかかわらず一定の速度で進行する波形再生の時間的進行を示す進行位置情報を生成する進行位置情報生成手段を有し、上記波形読み出し合成手段は、上記波形データ記憶手段から上記進行位置情報生成手段の示す進行位置情報に対応した区間の波形データの読み出し合成を行うようにしたものである。

また、本発明にかかる波形発生装置は、上記した本発明にかかる波形発生装置において、上記波形読み出し合成手段は、上記波形記憶手段に記憶された波形データのピッチを入力するピッチ情報入力手段を有し、上記波形データ記憶手段から上記入力されたピッチ情報に基づく2周期分の区間の波形データの読み出し合成を行うようにしたものである。

【0008】

【発明の実施の形態】

以下、図面を参照して本発明の実施の形態を説明する。

図1は本発明に係る一実施例としての電子楽器の波形発生装置が示される。図1において、12は再生する波形データを記憶しておくRAMからなる波形メモリである。8は波形メモリ12の波形データの再生処理等をデジタル処理により行うDSP(デジタル信号プロセッサ)である。14はDSP8から再生出力されるデジタル波形信号をアナログ波形信号にD/A変換して出力するD/A変換器、4は入力したアナログ波形信号をデジタル波形信号にA/D変換してDSP8に入力するA/D変換器である。このA/D変換器4から入力されたデジタル波形信号はDSP8から波形メモリ12に波形データとして格納することができる。

10

【0009】

22はCPU(中央処理装置)であって、DSP8の制御、操作子群20やキーボード30の状態検出と処理など装置の全体的な制御を行う。20は操作子群であって、モードスイッチ(MODE-SW)、バンクスイッチ(BANK-SW)、アサインスイッチ(ASSIGN-SW)、ホルマント設定操作子(F-VR)、時間圧伸量設定操作子(TCOMP)等の複数の操作子からなる。30は演奏操作を行うキーボードであり、波形メモリ12の波形データの再生にあたってキーのオン/オフにより再生の音高と再生の開始/終了を指示するために用いられる。33は多くの波形データ等を記憶しておく大容量のハードディスク装置であり、その波形データは必要に応じて波形メモリ12に転送される。31はCPU22の演算処理等に使用されるワーキングメモリとしてのRAM、32はCPU22やDSP8のプログラムやパラメータ等を記憶しておくメモリとしてのROMである。

20

【0010】

以下に、操作子群20の各操作子の機能について説明する。

モードスイッチ(MODE-SW)は、録音モード(REC)、編集モード(EDIT)、再生モード(PLAY)の一つを選択するためのスイッチである。ここで、録音モード(REC)は外部から入力された楽音信号を録音(サンプリング)するモード、編集モード(EDIT)は録音モードでサンプリングした波形を編集するモード、再生モード(PLAY)は波形メモリ12の波形データをキーボードの演奏操作に応じて再生するモードである。

【0011】

バンクスイッチ(BANK-SW)は、波形メモリ12に記憶されている複数の波形データのうちから一つを選択するためのスイッチである。

30

【0012】

アサインスイッチ(ASSIGN-SW)は、発音モードを設定するためのスイッチであり、以下の4つのモードを設定できる。

[モノフォニック1:MONO1] 1ボイスのみを発音するモードであり、レガート奏法がされたら、後の押鍵によってリトリガを行うモードである。

[モノフォニック2:MONO1] 1ボイスのみを発音するモードであり、レガート奏法がされても、リトリガを行なわないモードである。

[ポリフォニック1:POLY1] 複数ボイスを発音可能なモードであり、レガート奏法がされたら、後の押鍵によってリトリガを行うモードである。

40

[ポリフォニック2:POLY2] 複数ボイスを発音可能なモードであり、レガート奏法がされても、リトリガを行なわないモードである。

ここで、「レガート奏法」とはキーBOARDの1番目のキーを押したままの状態で2番目のキーを押す奏法であり、「リトリガ」とは波形メモリ12の波形データの再生を当該波形データの先頭部分からやり直す操作をいう。

【0013】

ホルマント設定操作子(F-VR)は、ホルマントの原波形データからのシフト量を設定する操作子であり、後述するホルマント移動量(ホルマント変更係数とも称する)を設定する。

【0014】

時間圧伸量設定操作子(TCOMP)は、再生波形データの時間軸上の時間圧伸量を設定する操

50

作子である。

【0015】

上記のDSP8は操作子設定テーブルとキー情報レジスタを備えている。以下、これらについて説明する。

【操作子設定テーブル】

図8には操作子設定テーブルの例が示される。この操作子設定テーブルはDSP8に備えられており、後述するCPU22の〔再生処理〕において、操作子群20の操作状態を検出し、その操作状態に対応してこの操作子設定テーブルの内容が設定される。操作子設定テーブルの内容の項目としては、バンク番号(BANK)、リンクモード(LINK-MODE)、ホルマント移動量(F-VR)、時間圧縮／伸長伸量(TCOMP、以下、時間圧伸量と記す)がある。

10

【0016】

ここで、バンク番号(BANK)は、操作子群20のバンクスイッチ(BANK-SW)で設定されたバンク番号が設定され、そのバンク番号(BANK)に従って、再生する波形データ(波形領域番号)の選択が行われる。

【0017】

リンクモード(LINK-MODE)は、操作子群20のアサインスイッチ(ASSIGN-SW)がモノフォニック2またはポリフォニック2のモード(すなわちリトリガしないモード)を設定した時には“1”(ONを意味する)に設定され、モノフォニック1またはポリフォニック1のモード(すなわちリトリガするモード)を設定した時には“0”(OFFを意味する)に設定される。すなわち、リトリガを行うか否かを設定するレジスタとなる。

20

【0018】

ホルマント移動量(F-VR)は、波形メモリ12から読み出して再生する波形データのホルマントの移動量(シフト量)が設定されるもので、波形メモリ12中の波形データは、このホルマント移動量(F-VR)が「1」である時は、原波形と同じホルマントで再生され、「1」より大きい値であると、ホルマントを原波形よりも高域側にシフトして再生され、「1」よりも小さい値であると、ホルマントを原波形よりも低域側にシフトして再生される。

【0019】

時間圧伸量(TCOMP)は、波形メモリ12に記憶された波形データを再生する時における時間圧縮／伸長の大きさ(すなわち波形再生速度)を数値設定するものである。この時間圧伸量(TCOMP)が「1」であると、原波形の時間変化と同じ速さで時間変化し、「1」より大きい値であると、原波形よりも速い時間変化をして再生時間が短くなり、「1」よりも小さい値であると、原波形よりも遅い時間変化をして再生時間が長くなる。

30

【0020】

【キー情報レジスタ】

DSP8はキー情報レジスタを備えており、後述するCPU22の〔再生処理〕において、キーボード30の操作が検出され、割当処理によってキー情報がDSP8に転送されて、このキー情報レジスタに一時的に記憶される。図9にこのキー情報レジスタの構成例が示される。キー情報は、キーオン／キーオフ情報(KeyOn/Off)、音高情報(Pitch)、ボイスモジュール情報(Voice-No.)、レベル情報(Level)からなる。例えば、

キーオン情報：「KeyOn/Pitch/Voice-No./Level」

40

キーオフ情報：「KeyOff/Pitch/Voice-No./Level」

の構成からなる。

【0021】

なお、このキー情報レジスタは、DSP8での受取り処理の前に、CPU22から新たなキー情報が転送されることがある場合には、複数のキー情報を一時記憶することが可能で、シフトレジスタのような構成で、さらに先に入力した情報を先に出力する構成にすればよい。すなわち、MIDI信号の受信処理と同様な処理とする。

【0022】

波形メモリ12はパラメータ記憶部と波形データ記憶部とで構成される。これらの記憶部のデータ構成を図10、図11に示す。図10はパラメータ記憶部のデータ構成、図11

50

は波形データ記憶部のデータ構成である。パラメータ記憶部は\$800番地毎に、また波形データ記憶部は\$8000番地毎に各々セグメントで区切られており、各々のセグメントはアドレスの若い方から順番にwave0領域、wave1領域、wave2領域・・・のように波形領域番号が付けられる。例えばある一つの波形についてそのパラメータをパラメータ記憶部のwave0領域に格納したら、その波形の波形データはパラメータに対応して波形データ記憶部の同じ番号のwave0領域に格納する。なお、図10、図11におけるアドレスは16進数で表わされており、以降、本明細書では、\$800のように数値の先頭に\$を付して16進数であることを示す。

。

【0023】

まず、パラメータ記憶部のデータ構成を図10に従って説明する。例えばwave0領域において、アドレス“0000”に格納されているものはヘッダheaderであり、そのデータ内容として末尾アドレスendaddrが格納され、アドレス“0001”以降には開始アドレス情報が格納される。開始アドレスsaddrは波形データ記憶部における1ピッチ分の波形区間が開始するアドレスであり、波形ピッチspitchは波形データ記憶部における1ピッチ分の波形区間（以下、単に波形区間という）のアドレスの幅である。開始アドレス情報としては波形区間の開始アドレスsaddrと波形ピッチspitchとを一対でパラメータ記憶部に格納する。例えば波形データの最初の波形区間が開始アドレスsaddr0で波形ピッチspitch0であり、次に続く波形区間が開始アドレスsaddr1で波形ピッチspitch1である場合、最初の開始アドレスsaddr0と波形ピッチspitch0はそれぞれアドレス“0001”、“0002”に格納され、続く開始アドレスsaddr1と波形ピッチspitch1はそれぞれアドレス“0003”、“0004”に格納される。

【0024】

次に波形データ記憶部のデータ構成を図11に従って説明すると、これは各wave領域にシーケンシャルなアドレス順序でサンプリング値wave dataが格納される。

【0025】

以下、この実施例装置の動作をフローチャートを参照して説明する。

図2には、CPU22が行う処理として、メインルーチンのフローチャートが示される。メインルーチンがスタートすると、操作子群20のモードスイッチ(MODE-SW)が録音モード、編集モード、再生モードの何れに操作されたか監視されており（ステップA）、操作がされると、その操作が録音モード、編集モード、再生モードの何れであるかが判定される（ステップB）。録音モードであれば、録音(REC)処理が行われ（ステップC）、編集モードであれば編集(EDIT)処理が行われ（ステップD）、再生モードであれば再生(PLAY)処理が行われる（ステップE）。

【0026】

図3には録音モードにおける録音処理ルーチンのフローチャートが示される。録音処理は外部から入力された楽音信号を録音（サンプリング）する処理であり、モードスイッチ(MODE-SW)により録音モードに設定した後、サンプリングスタートの操作子を操作することによって（ステップC3）、サンプリングスタートして録音（サンプリング処理）が行われる（ステップC4）。サンプリングされる楽音信号のデータは波形メモリ12に記憶される。この録音処理ルーチンから抜け出てメインルーチンにリターンするにはEXIT操作子を操作する（ステップC2）。

【0027】

図4には編集モードにおける編集処理ルーチンのフローチャートが示される。編集処理は、録音モードでサンプリングした波形を変更したり、再生可能な波形データに変更する編集処理や、それらの波形データをハードディスク装置33に転送したり、ハードディスク装置33から波形メモリ12に転送したりする処理を行う（ステップD3）。この編集処理ルーチンから抜け出るにはEXIT操作子を操作する（ステップD2）。

【0028】

図5には再生モードにおける再生処理ルーチンのフローチャートが示される。この再生処理

10

20

30

40

50

理ルーチンの初期設定（ステップ E 1）においては、操作子群の状態を操作するレジスタ等をリセットし、操作子群を操作可能な状態にすると共に、各操作子の初期状態を設定しておく。初期状態とは、〔再生処理〕で、各操作子に変化があった時だけ操作子の操作に対応した処理を行うため、その最初の基準となる状態を設定している。

【0029】

再生処理ルーチンは、モードスイッチ(MODE-SW)により再生モードに設定した後、再生スタートの操作子を操作することによってスタートする。再生処理（ステップ E 3）は、波形メモリ 12 の波形データを、キーボード 30 からの演奏情報に対応して再生する処理であり、この再生処理ルーチンから抜け出るには EXIT 操作子を操作する（ステップ E 2）。

10

【0030】

図 6、図 7 にはこの再生モードにおける再生処理（ステップ E 3）の詳細な処理手順が示される。この再生処理は CPU 22 で実行される。この再生処理では、操作子群 20 による設定とキーボード 30 による演奏操作を検出してそれらの操作情報を DSP 8 に転送して記憶させる処理を行う。

【0031】

再生処理が開始されると、操作子群 20 の操作状態を走査して、バンクスイッチ(BANK-SW)、アサインスイッチ(ASSIGN-SW)、ホルマント設定操作子(F-VR)、時間圧伸量設定操作子(TCOMP)の操作状態を検出する（ステップ E 300）。これらの操作状態に変化があったときには、以下のように、それらのスイッチ操作に対応して操作子設定テーブル等への設定処理を行う。

20

【0032】

まず、バンクスイッチ(BANK-SW)の操作に変化が有るか否かを見て（ステップ E 301）、変化が有る場合には、バンクスイッチ(BANK-SW)で設定されたバンク番号(BANK)を、DSP 8 の操作子設定テーブルのバンク番号(BANK)に設定する。

【0033】

次に、アサインスイッチ(ASSIGN-SW)の操作に変化が有るか否かを見て（ステップ E 303）、変化が有る場合には、アサインスイッチ(ASSIGN-SW)で設定されたモードがモノフォニック 2 またはポリフォニック 2 か否かを判定する。肯定判定（モノフォニック 2 またはポリフォニック 2 と判定）である場合は「リトリガ」を行わないモードが設定されたものであり、この場合には、DSP 8 の操作子設定テーブルのリンクモード(LINK-MODE)に“1”を設定する。否定判定である場合は「リトリガ」を行うモードが設定されたものであり、この場合には、DSP 8 の操作子設定テーブルのリンクモード(LINK-MODE)に“0”を設定する。さらに、アサインスイッチ(ASSIGN-SW)で設定されたモードがモノフォニック（1 または 2）であるかポリフォニック（1 または 2）であるかを判定し、モノフォニック 1 または 2 である場合にはアサインフラグ(AS-FLG)をモノフォニック(MONO)にセットし（ステップ E 308）、ポリフォニック 1 または 2 である場合にはポリフォニック(POLY)にセットする（ステップ E 309）。このアサインフラグ(AS-FLG)により、ボイスモジュール（楽音発生チャネル）への割当処理が 1 ボイス（モノフォニックの場合）か複数ボイス（ポリフォニックの場合）かを知ることができる。

30

【0034】

次に、ホルマント設定操作子(F-VR)に変化が有るか否かを見て（ステップ E 310）、変化が有る場合には、その検出値を、DSP 8 の操作子設定テーブルのホルマント移動量(F-VR)に設定する（ステップ E 311）。同様に、時間圧伸量設定操作子(TCOMP)に変化が有るか否かを見て（ステップ E 312）、変化がある場合には、その検出値を、DSP 8 の操作子設定テーブルの時間圧伸量(TCOMP)に設定する（ステップ E 313）。

40

【0035】

これらの設定操作の後、キーボード 30 からの操作鍵情報（キー情報）を検出する（ステップ E 314）。そして、アサインフラグ(AS-FLG)の状態を判定し（ステップ E 315）、これがモノフォニック(MONO)である場合には、操作鍵を 1 ボイスモジュールに割り当て

50

て、検出したキー情報をDSP8に転送する（ステップE316）、ポリフォニック（POLY）である場合には、操作鍵を複数ボイスモジュールに割り当てる、検出したキー情報をDSP8に転送する（ステップE317）。DSP8では受信したキー情報をキー情報レジスタに一時記憶する。この1ボイスモジュールまたは複数ボイスモジュールへの割り当て処理について以下に説明する。

【0036】

〔1ボイスモジュールへの割り当て処理〕

単音（1ボイス）のみを発音するモードの割り当て処理である。キーボード30のキー情報の検出の結果、操作鍵のうち、最後に押された鍵を優先的に1つのボイスモジュール（楽音発生チャンネル）に割り当てる。なお、この割り当て処理では1ボイスモジュールへの割り当てなので、ボイスモジュール情報（Voice-No.）の値は常に「No. 1」になる。

10

【0037】

〔複数ボイスモジュールへの割り当て処理〕

複数音が発音可能なモードの割り当て処理である。キーボード30のキー情報の検出の結果、操作鍵のうち、予め決められた数の押された鍵だけを所定の数のボイスモジュールに割り当てる。この実施例では複数ボイスの数を2ボイスとしている。所定のボイス数（実施例では2）以上操作されても受け付けない。キーイン情報が入力されたとき、空きボイスがあるときのみに割り当て処理を行う。

【0038】

なお、キーイン情報を転送し、楽音が発音中にアサインスイッチ（ASSIGN-SW）を変更すると、発音中の楽音が止まらないなどの動作の不都合が起こる可能性がある。よって、かかる動作の不都合を防止するため、楽音が発音中にアサインスイッチ（ASSIGN-SW）を操作して動作モードが変更された場合には、発音中の楽音の全てに対してキーイン情報を転送するようにしている。そして、新たな動作モードで発音中（押された鍵中）のキーイン情報を転送するようにしている。

20

【0039】

以上の割り当て処理は、鍵数よりも少ない数の音源を備えた電子楽器において、押された鍵を音源に割り当てる公知のジェネレーターアサインの技術を使用するので、詳細は省略する。

【0040】

次に、キー情報を転送を受けたDSP8の処理を図12、図13を参照して説明する。図12、図13はDSP8のメインルーチンを示すフローチャートであり、サンプリング周期で繰り返し実行されるものである。CPU22から新たなキー情報を転送があったか否かをキー情報レジスタをみて監視しており（ステップF1）、キー情報を転送があればその内容に基づいて以下のステップF2～F16のボイスの消音処理／発音開始処理／リンク発音処理を行い、キー情報を転送がなければ後述するステップF17～F22の読み出し処理／出力処理へとジャンプする。

30

【0041】

キー情報を転送があると、そのキー情報をボイスモジュール情報（Voice-No.）を調べる（ステップF2）。この実施例では、ボイスモジュールの数は二つであり、従ってボイスモジュール情報（Voice-No.）もVoice-No.1とVoice-No.2の二つである。ここで、ボイス2への割り当てはポリフォニック1または2のときだけ行われる。したがってボイスモジュール情報がVoice-No.1である場合は、モードとしてはモノフォニックとポリフォニックの双方の場合があり、Voice-No.2の場合はモードはポリフォニックとなる。

40

【0042】

ボイスモジュール情報Voice-No.1であった場合、更にそのキー情報をキーイン情報KeyOnかキーイン情報KeyOffかを判定し（ステップF3）、キーイン情報KeyOffであれば、これまで発音を行っていたボイス1（ボイスモジュールNo.1）の消音処理を行う（ステップF4）。この消音処理の詳細な内容は、図14に示すように、

SCNT(1) = 0

LEVEL(1) = 0

50

SPHASE(1) = ENDADRS(1)

とすることである。

【0043】

ここで、括弧付きの数字はボイスモジュールの番号である。SPHASEは波形再生に要する時間の進行を管理するパラメータであり、ここでは進行位置と称する。この進行位置SPHASEは先頭の波形区間の開始アドレスを基準とした波形データのアドレス値（波形データ記憶部のアドレス値）で表現される。またSCNT(n)はボイスnの発音の進行を管理するカウンタであり、波形データ記憶部から読み出す波形区間情報を更新（すなわち波形ピッチSPITCHや開始アドレスSADRSを更新）するためのカウント値をカウントするものである。従って、上記の図14の消音処理は、ボイス1について、カウンタSCNTを0にリセットし音量レベルLEVELを0にするとともに、進行位置SPHASEを末尾アドレスENDADRSにして波形再生が進行しないようにするものである。

【0044】

キー情報がキーオン情報KeyOnであった場合、操作子設定テーブルのリンクモード(LINK-MODE)を調べる。リンクモード(LINK-MODE)が“0”的場合には「リトリガ」を行うモード、すなわち新たなキーオン情報KeyOnを受信したら波形データを再生中であってもその波形データの先頭から再生し直すモードであり、よって〔ボイス1の発音開始処理〕を行う（ステップF10）。この〔ボイス1の発音開始処理〕は要するに、波形メモリ12から該当する波形のパラメータおよび波形データをその先頭から読み出す処理である。

【0045】

この〔ボイス1の発音開始処理〕が実行される条件は以下のようになる。

- 1 モノフォニック1のモードで、ボイス1に対するキーオン情報が入力されたとき。
- 2 モノフォニック2のモードで、ボイス1が発音されていないときに、ボイス1に対するキーオン情報が入力されたとき。
- 3 ポリフォニック1のモードで、ボイス1に対するキーオン情報が入力されたとき。
- 4 ポリフォニック2のモードで、ボイス2が発音されていないときに、ボイス1に対するキーオン情報が入力されたとき。（このモードのとき、ボイス1は割当処理で発音されていないことを確認して割り当てられる）。

【0046】

この〔ボイス1発音開始処理〕の具体的な内容は、図16に示されるように、

PITCH(1) = Pitch

LEVEL(1) = Level

SCNT(1) = 0

ENDADRS(1) = @ (BANK * \$800)

SPHASE(1) = @ (BANK * \$800 + SCNT(1) + 1)

SPITCH(1) = @ (BANK * \$800 + SCNT(1) + 2)

SADRS(1) = @ (BANK * \$800 + SCNT(1) + 3)

START(1) = SPHASE(1)

WIDTH(1) = 0

S-FLG1(1) = 0

S-FLG2(1) = 0

SCNT(1) = 1

を行うことである。

【0047】

ここで、STARTは波形データ記憶部から実際（現に）に読み出している波形区間の先頭アドレスである。また上記中の「*」は乗算を、「@」は括弧内に示されたアドレスからデータを読み出すことを表す。例えば、ENDADRS(1) = @ (BANK * \$800)は、パラメータ記憶部の読みしポインタが示す(BANK * \$800)から内容(data)を読み出し、ENDADRS(1)に設定することを意味している。

【0048】

10

20

30

40

50

上記のボイス1発音開始処理は、ボイス1について、キー入力された音高情報Pitchとレベル情報Levelをキー情報レジスタPITCH(1)、LEVEL(1)に転記し、カウンタSCNT(1)を初期値「0」にリセットし、該当するバンク番号BANK(波形領域番号)の波形データの末尾アドレスENDADR(1)を波形パラメータ記憶部における当該バンク番号BANKの波形領域の先頭番地“0000”から読み出してセットし、進行位置SPHASE(1)を波形パラメータ記憶部における上記先頭から2番目の番地“0001”(最初の波形区間の開始アドレスが格納されている)から読み出してセットとともに、その進行位置SPHASE(1)を先頭アドレスSTAR(1)としてセットし、上記波形データの先頭の波形区間の波形ピッチSPITCH(1)を上記先頭番地から2番目の番地“0002”から読み出してセットし、上記波形データの先頭から2番目の波形区間の開始アドレスSADRS(1)を上記先頭から3番目の番地“0003”から読み出してセットするなどの処理を行った後に、カウンタSCNT(1)を一つ更新して1にするものである。 10

【0049】

リンクモード(LINK-MODE)が“1”的場合には「リトリガ」を行わないモード、すなわち新たなキーオン情報KeyOnを受信したら、波形データを再生中であれば、その時点以後の波形データを当該キーオン情報KeyOnで指定されたピッチに変更して再生するモードである。この場合、まず開始カウンタSCNT(1)が0か否かを判定する(ステップF6)。ここで開始カウンタSCNT(n)はボイスnの発音の進行を管理するカウンタであり、この値が「0」の場合にはボイスnがまだ未発音であることを示し、何らかの値となっていれば既に発音開始されたことを示す。 20

【0050】

開始カウンタSCNT(1)が「0」以外の値すなわちボイス1が既に発音中であれば、ステップF7に移行しボイス1からボイス1へのリンク発音処理を行う(ステップF7)。この経路を辿るのは、モードはモノフォニックであり、ボイス1が既に発音中であり、かつ「リトリガ」をしない場合であるから、ボイス1で発音中の波形を、キーオン情報の入力時点から以後、同じボイス1において当該キーオン情報中の音高情報(Pitch)に変更して再生する。上記リンク発音処理はこのための処理であり、図18に示すように、キー情報レジスタの音高Pitch(1)とレベル情報Level(1)を、受信したキーオン情報中の音高情報(Pitch)とレベル情報(Level)で書き換える処理、すなわち、図18に示されるように、

Pitch(1) = Pitch

Level(1) = Level

とする処理である。 30

【0051】

この〔ボイス1からボイス1へのリンク発音処理〕が実行される条件は、モノフォニック2のモードで、ボイス1が発音中にボイス1に対するキーオン情報が入力されたときであり、このモードのときにのみ、割当処理でボイス1が発音中にボイス1に対するキーオン情報が割り当てられる。

【0052】

ステップF6でカウンタSCNT(1)が「0」すなわちボイス1がまだ未発音であれば、さらにボイス2のカウンタSCNT(2)が「0」か否かを判定する(ステップF8)。カウンタSCNT(2)が「0」でない場合はボイス2が発音中であることを意味し、よってモードはポリフォニックであり、入力したキーオン情報はレガート奏法における2番目の押鍵のキーオン情報である。この場合、ボイス2での波形の発音再生を継続するとともに、そのキーオン情報の入力時点以後の波形に対して、その新たに入力したキーオン情報に応じた音高での再生をボイス1でも行う。このための処理がステップF9の〔ボイス2からボイス1へのリンク発音処理〕であり、ボイス2に保持していた再生中の波形の各種データをボイス1に渡すとともに、そのデータを新たに入力したキーオン情報に基づいて変更する。 40

【0053】

この〔ボイス2からボイス1へのリンク発音処理〕が実行される条件は、ポリフォニック2のモードで、ボイス2が発音中にボイス1に対するキーオン情報が入力されたときであ

る。このモードのとき、ボイス1は割当処理で発音されていないことを確認して割り当てる。

【0054】

〔ボイス2からボイス1へのリンク発音処理〕の具体的な内容は、図20に示されるように、

```

PITCH(1) = Pitch
LEVEC(1) = Level
SCNT(1) = SCNT(2)
ENDADRS(1) = ENDADRS(2)
SPHASE(1) = SPHASE(2)
SPITCH(1)=SPITCH(2)
SADRS(1) = SADRS(2)
START(1) = START(2)
WIDTH(1) = 0
S-FLG1(1) = 0
S-FLG2(1) = 0

```

とする処理である。

【0055】

すなわち、このリンク発音処理は、ボイス2での発音をその音高とレベルを変更してボイス1で受け継ぐために、キー入力された音高情報pitchとレベル情報Levelをキー情報レジスタPITCH(1)、LEVEL(1)に転記するとともに、ボイス2における、レジスタSCNT(2)、ENDADRS(2)、SPHASE(2)、SADRS(2)、START(2)の各値をボイス1におけるレジスタSCNT(1)、ENDADRS(1)、SPHASE(1)、SADRS(1)、START(1)にそれぞれ書き写すものである。

【0056】

ステップF8において、カウンタSCNT(2)が「0」の場合はボイス2がまだ未発音であることを意味し、よってモードはモノフォニックまたはポリフォニックである。この経路を辿る場合はボイス1もボイス2も未発音であるので、新たに入力したキーイン情報はレガート奏法における2番目の押鍵ではなく、よってこのキーイン情報はボイス1に割り当たられて、波形データは先頭から再生される。この場合、前述のステップF10の〔ボイス1の発音開始処理〕を行う。

【0057】

一方、ステップF2の判定において、ボイスモジュール情報(Voice-No.)がVoice-No.2であった場合はモードはポリフォニックとなる。この場合、更にそのキー情報がキーイン情報KeyOnかキーOFF情報KeyOffかを判定し(ステップF11)、キーOFF情報KeyOffであれば、それまで発音を行っていたボイス2(No.2のボイスモジュール)を消音処理を行う(ステップF16)。この消音処理の詳細な内容は、図15に示すように、

```

SCNT(2) = 0
LEVEL(2) = 0
SPHASE(2) = ENDADRS(2)

```

とする処理である。

【0058】

キー情報はキーイン情報KeyOnであった場合、操作子設定テーブルのリンクモード(LINK-MODE)を調べる。リンクモード(LINK-MODE)が“0”的場合には「リトリガ」を行うモード、すなわち新たなキーイン情報KeyOnを受信したら波形データを再生中であってもその波形データの先頭から再生し直すモードであり、よって〔ボイス2の発音開始処理〕を行う(ステップF13)。この〔ボイス2の発音開始処理〕は要するに、波形メモリ12から該当する波形のパラメータおよび波形データをその先頭から読み出してボイス2で発音する処理である。

【0059】

この〔ボイス2の発音開始処理〕が実行される条件は、

10

20

30

40

50

1 ポリフォニック1のモードで、ボイス2に対するキーオン情報が入力されたとき、
 2 ポリフォニック2のモードで、ボイス2が発音されていないときに、ボイス2に対するキーオン情報が入力されたとき、
 である。

なお、ボイス2への割当はポリフォニック1、ポリフォニック2のときだけ行われる。

【0060】

この〔ボイス2発音開始処理〕の具体的な内容は、図17に示されるように、

PITCH(2) = Pitch

LEVEL(2) = Level

SCNT(2) = 0

ENDADRS(2) = @ (BANK * \$800)

SPHASE(2) = @ (BANK * \$800 + SCNT(2) + 1)

SPITCH(2) = @ (BANK * \$800 + SCNT(2) + 2)

SADRS(2) = @ (BANK * \$800 + SCNT(2) + 3)

START(2) = SPHASE(2)

WIDTH(2) = 0

S-FLG1(2) = 0

S-FLG2(2) = 0

SCNT(2) = 1

を行うことである。

【0061】

ステップF12の判断で、リンクモード(LINK-MODE)が“1”的場合には「リトリガ」を行わないモード、すなわち新たなキーオン情報KeyOnを受信したら、波形データを再生中であれば、その時点以降の波形データを当該キーオン情報KeyOnで指定されたピッチに変更して再生するモードである。この場合、まずカウンタSCNT(1)が0か否かを判定する(ステップF14)。

【0062】

カウンタSCNT(1)が「0」の場合、すなわちボイス1が未だ未発音であれば、前述のステップF13の〔ボイス2の発音開始処理〕を行う。

【0063】

カウンタSCNT(1)が「0」以外の値の場合、すなわちボイス1が既に発音中であれば、ステップF15に移行し〔ボイス1からボイス2へのリンク発音処理〕を行う。この経路を辿るのは、モードはポリフォニックであり、ボイス1が既に発音中であり、かつ「リトリガ」をしない場合であるから、ボイス1で発音中の波形を、キーオン情報の入力時点から以降、ボイス1で継続して発音するとともに、それと並行して、ボイス2においても当該キーオン情報中の音高情報(Pitch)に変更して再生する。上記〔ボイス1からボイス2へのリンク発音処理〕はこのための処理である。

【0064】

この〔ボイス1からボイス2へのリンク発音処理〕が実行される条件は、ポリフォニック2のモードで、ボイス1が発音中にボイス2に対するキーオン情報が入力されたときである。

【0065】

〔ボイス1からボイス2へのリンク発音処理〕の具体的な内容は、図19に示されるように

、

PITCH(2) = Pitch

LEVEC(2) = Level

SCNT(2) = SCNT(1)

ENDADRS(2) = ENDADRS(1)

SPHASE(2) = SPHASE(1)

SPITCH(2)=SPITCH(1)

10

20

30

40

50

SADRS(2) = SADRS(1)
 START(2) = START(1)
 WIDTH(2) = 0
 S-FLG1(2) = 0
 S-FLG2(2) = 0

とする処理である。

【0066】

キー情報の入力に対して以上の処理が終了したら、ボイスモジュール番号 n を「1」に設定し(ステップF17)、ボイスモジュール(n)の読み出し処理を行う(ステップF18)。この読み出し処理については後に詳述する。その後、ボイスモジュール番号 n が最終番号(この実施例ではボイス数の2)か判定し(ステップF19)、最終番号に達していないかったら、ボイスモジュール番号 n を一つインクリメントして(ステップF20)、その番号のボイスモジュールの読み出し処理を繰り返す。

【0067】

ボイスモジュール番号が最終番号になったら、各ボイス1、2の出力OUT(1)、OUT(2)を足し合わせて合成出力OUTとし(ステップF21)、この合成出力OUTを出力する(ステップF22)。

【0068】

上述のステップSF18の「読み出し処理」は、サンプル波形(音声)から音素片を切り出し、その音素片のホルマントの特徴をほぼ保ったまま、所望の再生音高に対応した周期でその音素片を再生することによって、サンプル波形のホルマント特性を保ったままピッチを変換するものである。

【0069】

この読み出し処理では、再生される波形のピッチは鍵盤で押下したキーの音高に応じて変更されるが、再生時間は再生ピッチの大きさ(すなわちどのキーが押下されたか)によらず一定である。すなわち、ポリフォニックの場合、レガート奏法の2番目の押鍵により、1番目の押鍵の音高に応じた波形再生と並行して2番目の押鍵の音高に応じた波形再生が行われた場合、1番目の波形再生の終了と2番目の波形再生の終了は同時となる。一方、従来のように単に読み出し速度を変えることでピッチシフトを行っている場合には、上記のようなときには1番目と2番目の波形再生の終了はタイミングがずれてしまい違和感が生じるが、本実施例によれば、かかる違和感を無くすことができる。

【0070】

この読み出し処理動作を概略的に説明すると、波形メモリ12に記憶されている波形データからパラメータデータに基づいて所望の区間(1ピッチ分の波形区間)を音素片として時間経過に従って順次に切り出して、その切り出した音素片を、元の波形とは異なるピッチおよびホルマントで再生するものである。その際、この音素片の再生を二つの処理経路で並行して行い、それぞれの処理経路では再生しようとするピッチ周期の2倍の周期でかつ互いが半周期ずれるようにして音素片を再生し、これらを合成して元のピッチ周期にするようにしている。

【0071】

図25～図28はこのピッチ変換処理を説明する図である。ホルマント移動量“F-VR”はサンプリングデータのホルマントがピッチシフト後も全く変わらないとやや不自然な感じがあるので、これを若干変更する場合のものであり、ホルマント移動量“F-VR”が1であれば変更なし、1以外であればホルマントを若干変更する。ここでは、ホルマント移動量(F-VR)が1すなわちホルマント変更無しの場合を図25、26で説明し、ホルマント変更ありの場合を図27、図28で説明する。

【0072】

まず、図25を参照して、鍵盤のキー押下で音高を指定することにより、元の波形データを低域側にピッチシフトして再生する場合について説明する。ここではホルマント特性変更は行わない(ホルマント移動量“F-VR”=1)。

10

20

30

40

50

【0073】

図25の(a)は波形メモリ12の波形データであり、波形パラメータで示されるピッチ Spitch0、Spitch1・・・を有する。このピッチ“SPITCH”で音素片が順次に切り出される。鍵盤のキーで音高指定されたキー指定ピッチ“PITCH”に応じて、再生しようとするピッチ(すなわちシフト後のピッチ)を再生ピッチ“WIDTH”とする。すなわち、「再生ピッチ“WIDTH”=キー指定ピッチ“PITCH”」である。この再生ピッチ“WIDTH”を周期長とする再生位相“PHASE”を図25(b)のように作成し、このフェーズ“PHASE”から2つの処理経路の位相、すなわち図25(d)に示す第1の処理経路の第1位相“PH1”、図25(e)に示す第2の処理経路の第2位相“PH2”を作成する。なお、これら第1、第2の位相“PH1”、“PH2”はサンプリング周期毎にインクリメントされて増加する

10

【0074】

そして、第1の処理経路は、「第1位相“PH1”×ホルマント移動量“F-VR”」の読み出し速度で、また、第2の処理経路は、「第2位相“PH2”×ホルマント移動量“F-VR”」の読み出し速度で、それぞれの音素片を順次に読み出す。この読み出し速度がホルマント特性の変更に関係する。ただし、今の場合はホルマント移動量“F-VR”=1であるから、第1、第2の位相“PH1”、“PH2”的変化と等しく、結果的にホルマント特性は変更されない。

【0075】

さらに、第1、第2の位相“PH1”、“PH2”にそれぞれ同期して、ホルマント処理のために波形データを切り取るためのエンベロープ“ENV1”、“ENV2”を第1、第2の処理経路について作成する。第1の処理経路は図25(f)に示すエンベロープ“ENV1”的波形を持ち、第2の処理経路は図25(g)に示すエンベロープ“ENV2”的波形を持つ。エンベロープ“ENV1”、“ENV2”は0~1の範囲の値であり、エンベロープ長“LENGTH”を半周期とし、前半の周期では0から逐次に増加して1になり、後半の周期では1から逐次に減少して0になる山形をしている。エンベロープ“ENV1”、“ENV2”的エンベロープ長“LENGTH”は、

20

「エンプロープ長“LENGTH”=ピッチ“SPITCH”/ホルマント移動量“F-VR”」で求める。

【0076】

第1の処理経路では、波形データの2ピッチ分の音素片に、エンベロープ“ENV1”を乗算し、図25(h)に示す波形を得る。同様に、第2の処理経路では、波形データの2ピッチ分の音素片(第1の処理経路より1ピッチずれた2ピッチ分の音素片)に、エンベロープ“ENV2”を乗算し、図25(i)に示す波形を得る。このような処理の仕方によれば、これらの波形は元の波形データの音素片のホルマント特性をそのまま保持したものとなる。この図25(h)、(i)の波形は再生ピッチ“WIDTH”的周期長の2倍の長さであるが、両者の波形を足し合わせると再生ピッチ“WIDTH”的周期長となる。従って、鍵盤からのキー指定ピッチ“PITCH”によって元のサンプリングデータを低域側にピッチシフトしつつ、そのホルマント特性はそのまま維持できる。

30

【0077】

図26は再生ピッチを小さくした場合、すなわち鍵盤からのキー指定ピッチ“PITCH”に基づいて元の波形データを高域側にピッチシフトする場合のものである。ここでは、ホルマント移動量“F-VR”=1としている。

40

【0078】

前述の図25の場合と同様に、音素片の読み出し速度は、第1の処理経路が、「第1位相“PH1”×ホルマント移動量“F-VR”」、第2の処理経路が、「第2位相“PH2”×ホルマント移動量“F-VR”」であるから、第1、第2の位相“PH1”、“PH2”的変化と等しく、結果的にホルマント特性には変更が付与されない。

【0079】

ただし、エンベロープ“ENV1”、“ENV2”的エンプロープ長“LENGTH”は、「エンプロープ長“LENGTH”=ピッチ“SPITCH”/ホルマント移動量“F-VR”」であるから、ピッチ“SPITCH”と一致するよう演算されるが、後述する効果付加処理のス

50

ステップで、エンベロープ長 "LENGTH" が再生ピッチ "WIDTH" よりも大きくならないよう制限しているため、エンベロープ長 "LENGTH" は再生ピッチ "WIDTH" に等しくなる。このように、元のサンプリングデータを高域側にピッチシフトしつつ、そのホルマント特性はそのまま維持できる。

【0080】

図27はホルマント特性変更を行う場合(ホルマント移動量 "F-VR" > 1)を示している。ここでは、理解しやすくするために、キー指定ピッチ "PITCH" を、元の波形データのピッチ "SPITCH" とほぼ等しいものとしている。

【0081】

音素片の読み出し速度は、第1の処理経路が、「第1位相 "PH 1" × ホルマント移動量 "F-VR"」、第2の処理経路が、「第2位相 "PH 2" × ホルマント移動量 "F-VR"」であるから、第1、第2の位相 "PH 1", "PH 2" の変化より速く、結果的にホルマント特性は高域側にシフトされ、変更が付与されることになる。

【0082】

エンベロープ "ENV 1", "ENV 2" の エンプロープ長 "LENGTH" は、
「エンプロープ長 "LENGTH" = ピッチ "SPITCH" / ホルマント移動量 "F-VR"」
であるから、ピッチ "PITCH" よりも小さくなる。この結果、元の波形データのホルマント特性を変更することができる。

【0083】

図28は上述同様にキー入力ピッチ "PITCH" を元の波形データのピッチ "SPITCH" とほぼ等しいものとして、ホルマント特性変更(ホルマント移動量 "F-VR" < 1)を行う場合を示している。音素片の読み出し速度は、第1の処理経路が、「第1位相 "PH 1" × ホルマント移動量 "F-VR"」、第2の処理経路が、「第2位相 "PH 2" × ホルマント移動量 "F-VR"」であるから、第1、第2の位相 "PH 1", "PH 2" の変化より遅く、結果的にホルマント特性は低域側にシフトされ、変更が付与されることになる。

【0084】

エンベロープ "ENV 1", "ENV 2" の エンプロープ長 "LENGTH" は、
「エンプロープ長 "LENGTH" = ピッチ "SPITCH" / ホルマント移動量 "F-VR"」
であるから、ピッチ "SPITCH" よりも大きくなるよう演算されるが、後述する効果付加処理のステップで、エンベロープ長 "LENGTH" が再生ピッチ "WIDTH" よりも大きくならないよう制限しているため、エンベロープ長 "LENGTH" は再生ピッチ "WIDTH" に等しくなる。
この結果、元の波形データのホルマント特性を変更することができる。

【0085】

上記の効果付加を含む読み出し処理の動作を図21、図22のフローチャートに基づいて説明する。なお、図21、図22中の括弧書きの添字(n) はボイスモジュール番号 n のパラメータ等であることを意味するものであるが、以下の説明では特に必要がない場合は記述を省略する。

【0086】

DSP8は、処理のため着目している1ピッチ分の波形区間のピッチ "SPITCH" を記憶するピッチレジスタ (SPITCH)、波形データを読み出すための開始アドレス "SADRS" を記憶する開始アドレスレジスタ (SADRS) を備えている。更に、後述する再生ピッチ周期長 "WIDTH" に達したかをカウントするための再生位相カウンタ "PHASE"、第1の波形の位相 "PH 1" をカウントするための第1位相カウンタ (PH 1)、第2の波形の位相 "PH 2" をカウントするための第2位相カウンタ (PH 2) も設けられている。

【0087】

また、再生ピッチ "WIDTH" (= 再生ピッチ周期長) を記憶するための再生ピッチレジスタ (WIDTH)、ピッチ "SPITCH" とホルマント移動量 "F-VR" から定めたエンベロープの長さ "LENGTH" を記憶するエンベロープ長レジスタ (LENGTH)、第1の波形のエンベロープ "ENV 1" を記憶するための第1エンベロープ波形レジスタ (ENV 1)、および第2の波形のエンベロープ "ENV 2" を記憶するための第2エンベロープ波形レジスタ (ENV 2) が設けられ

10

20

30

40

50

ている。

【0088】

更に、第1の波形のエンベロープの形状を決定するためのレジスタ(WINDOW 1)、第2の波形のエンベロープの形状を決定するためのレジスタ(WINDOW 2)、エンベロープ長“LENGTH”の値に基づいて定めたレジスタ(WINDOW 1)、(WINDOW 2)の値の歩進率“W-RATE”を記憶する歩進率レジスタ(W-RATE)、第1の波形の読み出し開始アドレス“SADRS 1”を記憶する第1読み出しアドレスレジスタ(SADRS 1)、第2の波形の読み出し開始アドレス“SADRS 2”を記憶する第2読み出しアドレスレジスタ(SADRS 2)、第1および第2の波形の読み出しの開始位置等の決定するために使用するフラグ“F”等も設けられている。

【0089】

以下、全体的な動作を図21、図22のフローチャートに従って説明する。このフローチャートは図25～図28の動作に対応したものである。上述の各レジスタは、電源の投入の際に、初期化が行われる。即ち、フラグF(1)、F(2)を「1」に、他のもの例えばレジスタSCNT(2)、SCNT(1)、WIDTH(1)、WIDTH(2)、PITCH(1)、PITCH(2)、LEVEL(1)、LEVEL(2)、ENDADRS(1)、ENDADRS(2)等を「0」に初期設定する。

【0090】

なお、以下の説明では、電源投入後少し時間が経過し、前記フローチャートの処理によって、各レジスタや各カウンタには、既に適当な値が記憶されているとして説明する。また、このフローチャートは、DSP8に波形メモリ12から波形データが入力されるごとに実行される。

【0091】

進行位置SPHASE(n)には、前述のボイスの発音開始処理またはリンク発音処理によって、波形メモリ12のパラメータ記憶部におけるバンク番号BANKで示される波形領域の先頭の波形区間の開始アドレスsadrs0が格納されている。進行位置SPHASEはこれを基準点にして時間の進行を管理する。1サンプル分の波形データが供給されると、進行位置SPHASE(n)を時間圧伸量TCOMPだけインクリメントする(ステップF31)。すなわち、

$$SPHASE(n) = SPHASE(n) + TCOMP$$

とする。このような更新をする結果、時間圧伸量TCOMPが大きければ、進行位置SPHASEは速く進んで波形全体を再生するに要する時間が短くなり、反対に時間圧伸量TCOMPが小さければ進行位置SPHASEは遅く進むので波形全体を再生するに要する時間は長くなる。

【0092】

この進行位置SPHASEと末尾アドレスENDADRSを比較し(ステップF32)、進行位置SPHASEが末尾アドレスENDADRSより小さければ、まだその波形全体の末尾まで処理を終えていないことを意味する。この場合、さらに進行位置SPHASEと開始アドレスSADRSを比較する(ステップF33)。この開始アドレスは前述した図16、図17の発音開始処理からも分かるように、次に続く波形区間の開始アドレスである。よって進行位置SPHASEが開始アドレスSADRS(n)より大きければ、それまで処理していた波形区間が終了したので、この波形区間から次の波形区間に処理を移行するために波形区間の更新を行う。この波形区間の更新は次のようにして行う。

$$SPITCH(n) = @ (BANK * \$800 + 2 + SCNT(n) * 2)$$

$$SADRS(n) = @ (BANK * \$800 + 3 + SCNT(n) * 2)$$

$$SCNT(n) = SCNT(n) + 1$$

【0093】

すなわち、波形メモリ12のパラメータ記憶部からパラメータデータ(次に続く1ピッチ分の波形区間の波形ピットと更にその後の波形区間の開始アドレス)を読み出してきて、それぞれ、現在の波形区間の波形ピッチSPITCH(n)、次の波形区間の開始アドレスSADRS(n)とし、カウンタSCNT(n)を一つインクリメントする。

【0094】

ステップF33において、進行位置SPHASEが次の波形区間の開始アドレスSADRS(n)以下であれば、まだ現在の波形区間の途中であるから、波形区間の更新は行わないで、ステッ

10

20

30

40

50

PF 3 4 の処理は飛び越す。

【0095】

さらに、先頭アドレスSTART(n)を更新するか否かを判定するために、(START(n) + SPITCH(n))と進行位置SPHASEとを比較する(ステップF 3 5)。(START(n) + SPITCH(n))よりも進行位置SPHASEの方が大きければ、進行位置SPHASEが現在の波形区間を超えたことを意味し、この場合には先頭アドレスSTART(n)を次の波形区間の値に更新する。この更新は先頭アドレスSTART(n)を波形ピッチSPITCH(n)だけインクリメントして行う(ステップF 3 6)。すなわち、

$$\text{START}(n) = \text{START}(n) + \text{SPITCH}(n)$$

とする。進行位置SPHASEが(START(n) + SPITCH(n))以下である場合には、この先頭アドレスの更新は行わない。 10

【0096】

前記のステップF 3 2で、進行位置SPHASEが末尾アドレスENDADRS以上の場合には、
SPHASE(n) = ENDADRS(n)

とする。すなわち進行位置SPHASEを末尾アドレスENDADRSの値に固定して(ステップF 3 7)、上述のステップF 3 3～F 3 6を飛び越してステップF 3 8に移行する。この場合には、波形区間と先頭アドレスの更新を行わない(つまりレジスタSPITCH、SADRS、SCNT、STARTを更新しない)。これは、進行位置SPHASEが波形全体の末尾まで至ったら、その値を末尾アドレスENDADRSに固定してその進行を止めるものである。かかる制限をしない場合には次に続く波形領域の他の波形データが読み出されてノイズとなる虞があるが、上記制限によりこれを防止できる。 20

【0097】

以上のステップF 3 1～F 3 7の処理により、大きな時間圧伸量TCOMPが設定された場合には進行位置SPHASEが速く進んで1ピッチ分の波形区間の更新が早く行われ、よって波形再生時間が短くなる。反対に時間圧伸量TCOMPが小さい場合には進行位置SPHASEが遅く進んで1ピッチ分の波形区間の更新が遅く行われ、よって波形再生時間が長くなる。なお、この時間圧伸量TCOMPをかなり小さな値に設定した場合には同じ波形区間が複数回繰り返して再生されつつ、遅い速度で波形再生が進行するようになる。これは、進行位置SPHASEの進行がゆっくりしているためステップF 3 3、F 3 5の判断で進行位置SPHASEがなかなか比較している値よりも大きくならず、よって波形区間の更新がなかなか行われないで同じ波形区間からの読み出し処理が繰り返し行われるためである。反対に、時間圧伸量TCOMPをかなり大きな値にすると、波形区間の更新において、次に続く波形区間を飛び越してしまいその波形区間の再生が行われないような場合も生じる。 30

【0098】

上記のように進行位置SPHASEを時間基準として用いて波形区間の更新を行いつつ波形データを再生すると、波形再生に要する時間長は再生する波形の音高によらず、ユーザが設定する時間圧伸量で決めることができるようになる。この結果、ポリフォニックモード2で2つのボイスモジュールを並行して発音させる場合でも、その発音の終了時間は2つのボイスモジュールで同時とすることができます。

【0099】

ステップF 3 8では、再生位相“PHASE”、第1位相“PH 1”、第2位相“PH 2”的値をそれぞれ1つ歩進させる(ステップF 3 8)。次に、再生位相“PHASE”と再生ピッチ長“WIDTH”的値を比較する(ステップF 3 9)。この再生ピッチ長“WIDTH”的値が再生されるピッチに対応する。再生位相“PHASE”的値が再生ピッチ長“WIDTH”的値に達していないければ、後述するステップF 4 8の「波形読み出し処理」へ進む。なお、再生ピッチ長“WIDTH”は後述のステップF 4 1で算出される。 40

【0100】

再生位相“PHASE”的値が再生ピッチ長“WIDTH”的値に達していると、再生位相“PHASE”的値を0とし(ステップF 4 0)、次いで、ホルマント移動量“F-VR”を入力し、新たな再生ピッチ長“WIDTH”的値を、鍵盤の押鍵で音高指定されたキー指定ピッチPITCHとし 50

、これを再生ピッチ長“WIDTH”としてレジスタ(WIDTH)に記憶させると共に、第1の波形のエンベロープ“ENV 1”、第2の波形のエンベロープ“ENV 2”的周期“LENGTH”を、ピッチ“SPITCH”的値をホルマント移動量“F-VR”で除算して求め、レジスタ(LENGTH)に記憶させる(ステップF 4 1)。

【0101】

次に、エンベロープの周期“LENGTH”的値を制限する(ステップF 4 2、F 4 3)。エンベロープ周期“LENGTH”的値と再生ピッチ長“WIDTH”的値とを比較し(ステップF 4 2)、エンベロープ周期“LENGTH”的値が再生ピッチ長“WIDTH”的値よりも大きい場合には、エンベロープ周期“LENGTH”的値を再生ピッチ長“WIDTH”的値とする(ステップF 4 3)。一方、エンベロープ周期“LENGTH”的値が再生ピッチ長“WIDTH”的値以下である場合には、このステップS 4 3の処理は行わない。これにより、エンベロープ周期“LENGTH”が再生ピッチ長“WIDTH”より大きくならないように制限をかける。

10

【0102】

次いで、エンベロープ周期“LENGTH”的値の逆数を求め、これを歩進率“W-RATE”としてレジスタ(W-RATE)に記憶させる(ステップF 4 4)。この歩進率“W-RATE”は、レジスタ(WINDOW 1)、(WINDOW 2)の値を歩進させるために使用する。また、フラグ“F”的極性を反転させる。このステップF 4 4の処理は、ステップF 3)において再生位相“PHASE”的値が再生ピッチ長“WIDTH”的値以上になったときに行われる所以、フラグ“F”的反転も、再生位相“PHASE”的値が再生ピッチ長“WIDTH”的値以上になったときに行われることになり、例えば図25～図28の(c)に示されるように、再生位相“PHASE”的周期で1と-1に反転する波形が得られる。

20

【0103】

次に、フラグ“F”的値を0と比較し、フラグ“F”が1であるか、-1であるかを判断する(ステップF 4 5)。フラグ“F”的値が1であることはフラグ“F”が-1から1に立ち上がったときを意味しており、この場合には、第1の処理経路に相当するレジスタ(PH 1)、(WINDOW 1)の値をそれぞれ「0」とし、先頭アドレスSTART(n)の値を第1読出し先頭アドレスレジスタ(START 1(n))に記憶させ、フラグS-FLG1(n)を“1”にする(ステップF 4 6)。

【0104】

また、フラグFの値が-1であることはフラグ“F”が1から-1に立ち下がったことを意味しており、この場合には、第2の処理経路に相当するレジスタ(PH 2)、(WINDOW 2)をそれぞれ「0」とし、先頭アドレスSTARTの値を第2読出し先頭アドレスレジスタ(START 2)に記憶させ、第2のフラグS-FLG 2を“1”にする(ステップF 4 7)。

30

なお、上述のフラグS-FLG 1 = 1、S-FLG 2 = 1の処理により、発音開始後、PH1(n)、PH2(n)がリセットされて初めて発音が開始されるようになる。

【0105】

このステップF 4 6またはF 4 7の処理に続いて、あるいはステップF 3 9において再生位相“PHASE”的値が再生ピッチ長“WIDTH”的値に達していないと判断されたときには、波形読出し処理を行う(ステップF 4 8)

40

【0106】

図23はこの波形読出し処理を示すフローチャートである。以下にこの波形読出し処理について詳細に説明する。

【0107】

波形読出し処理

図23は波形読出し処理のフローチャートであり、同図中のステップF 5 2～F 6 0は第1の処理経路のための処理、ステップF 6 1～F 6 9は第2の処理経路のための処理であり、この二つの処理は時系列に行われるが、処理の内容は実質的に同様な内容となっている。

【0108】

図23に示すように、波形読出し処理では、まずカウンタ(WINDOW 1(n))の値を歩進率“

50

"W-RATE(n)" の値だけ歩進させる(ステップF52)。そして、歩進させたカウンタ(WINDOW 1(n))の値が1より小さいか、1以上であって2より小さいか、あるいは2以上であるかを判定する(ステップF53)。1より小さい場合には、カウンタ(WINDOW 1(n))の値を第1エンベロープ"ENV 1"としてレジスタ(ENV 1)に記憶させ(ステップF54)、1以上であって2より小さい場合には、2からカウンタ(WINDOW 1(n))の値を減算した値を第1エンベロープ"ENV 1"としてレジスタ(ENV 1)に記憶させ(ステップF55)、2以上のとき、第1エンベロープ"ENV 1"の値を0とする(ステップF56)。

【0109】

ステップF53～F56は、例えば図25(f)に示されるように、歩進率"W-RATE"の値ずつ値が増加する鋸歯状波を作成し、この値を1で折り返すことによって、第1エンベロープ"ENV 1"を作成している。但し、カウンタ"WINDOW 1(n)"の値が2を越えた場合には、ステップF56によって第1エンベロープ"ENV 1"の値を0としている。即ち、ホルマント移動量"F-VR"とピッチ"PITCH"とに基づいて定めたエンベロープ長"LENGTH"の値の逆数である歩進率"W-RATE"ずつ1まで増加し、その後、歩進率"W-RATE"ずつ0まで減少する三角波を第1のエンベロープ"ENV 1"の波形として作成している。

【0110】

また、ステップF54～F56に続いて、第1位相カウンタ(PH 1)の値(読み出しあドレスの歩進値)にホルマント移動量"F-VR"を乗算した値を、第1の波形の先頭アドレス"START 1(n)"と加算して、第1の波形の読み出しあドレスを記憶するレジスタ(ADRES 1)に記憶させる(ステップF57)。

【0111】

また、読み出しあドレスADRES 1と末尾アドレスENDADRSを比較し(ステップF58)、末尾アドレスENDADRSよりも大きければ、読み出しあドレスADRES 1 = 末尾アドレスENDADRSとする(ステップF59)。これは読み出しあドレスにリミットをかけて、末尾アドレスENDADRSを超えて読み出さないようにしているものである。

【0112】

これに続いて、波形メモリから読み出しあドレス"ADRS 1"で第1の波形の波形データ"DATA 1"を読み出す(ステップF60)。このように読み出しあドレスはホルマント移動量"F-VR"によって変更されているので、結果的には波形データ"DATA 1"の読み出し速度が、ホルマント移動量"F-VR"によって変更されている。

【0113】

これに続くステップF61～F69では上述と同じ処理を、第2の処理経路についても行う。

【0114】

このようにして読み出されたデータ"DATA 1"と第1エンベロープ"ENV 1"の値とS-FLG1を乗算したものと、データ"DATA 2"に第2エンベロープ"ENV 2"の値とS-FLG2を乗算したものとを、加算したものを出力OUTとする(ステップF70)。これにより、フラグS-FLG1(n)またはS-FLG2(n)が"0"の間は、合成する信号が0になるようにして、ENV 1、ENV 2が必ず0から始まるようにしている。

【0115】

次いで、

$$"L-ENV(n)" = "L-ENV(n)" + LEVEL(n) - "L-ENV(n)" * K$$

とし、このL-ENV(n)を出力OUT(n)に乗じたものを最終的な出力OUT(n)とする。すなわち、立上り、立下りの特性が係数Kで決まるレベルエンベロープ"L-ENV(n)"を算出し、これを出力に付加している。なお、ステップF71の演算では、レベルエンベロープ"L-ENV(n)"は0にならないので、所定レベル以下になると、"L-ENV(n)" = 0となるように処理を追加してもよい。

【0116】

次に、本発明の他の実施例を説明する。前述の実施例では、メモリ波形のピッチを使用することから、メモリ波形のピッチが検出可能なものでなければならない。しかし、楽音と

10

20

30

40

50

して使用する波形には、必ずしもピッチ検出可能なものばかりではない。例えば、シンバルや太鼓類などの打楽器音、それから和音演奏のように複数の楽音が同時に発音されているものなどがある。そこで、本実施例では、従来からあるピッチシフタの技術を使用して、ピッチ変化に対応してホルマントも変化する読み出し方法を実現している。

【0117】

この実施例の構成は基本的には前述の実施例を用いているが、異なる点を以下に示す。

1. 波形メモリのデータ構成を図39、図40に示すように変更
2. 「ボイス1の消音処理」を図29に示すように変更
3. 「ボイス2の消音処理」を図30に示すように変更
4. 「ボイス1の発音開始処理」を図31に示すように変更
5. 「ボイス2の発音開始処理」を図32に示すように変更
6. 「ボイス1からボイス1へのリンク発音処理」を図33に示すように変更
7. 「ボイス1からボイス2へのリンク発音処理」を図34に示すように変更
8. 「ボイス2からボイス1へのリンク発音処理」を図35に示すように変更
9. 「読み出し処理」を図36に示すように変更
10. 「波形読み出し処理」を図37、図38に示すように変更

【0118】

まず、波形メモリの構成を説明する。パラメータ記憶部は図39に示され、波形データ記憶部は図40に示される。パラメータ記憶部は\$0004番地毎に区切られている。wave0領域の波形データは、パラメータ記憶部のwave0領域に格納されている開始アドレスsadrssと末尾アドレスendsdrsで示されている波形データ記憶部の領域に格納されている。このように、波形データは開始アドレスsadrssと末尾アドレスendadrsで具体的に示されているため、波形データ記憶部は先の実施例のようにセグメントで区切られていない。

【0119】

また、パラメータ記憶部のオリジナルピッチ“org-pitch”は、記憶された波形データを、どの音高の鍵を操作した時にオリジナルのままの波形として再生するかを示す情報で、その鍵に対応する音高を周波数に比例する情報として記憶している。このオリジナルピッチ“org-pitch”は、ユーザが波形データをサンプリングする時に設定するものとする。

【0120】

上述の「ボイス1の消音処理」、「ボイス2の消音処理」、「ボイス1の発音開始処理」、「ボイス2の発音開始処理」、「ボイス1からボイス1へのリンク発音処理」、「ボイス1からボイス2へのリンク発音処理」、「ボイス2からボイス1へのリンク発音処理」のうちの主な変更点について説明する。

【0121】

前述の実施例では、ピッチPitchは周波数に反比例する情報を使用していたが、この実施例では周波数に比例する情報を使用している。例えば、先の実施例ではピッチPitchは音高のピッチ（周期）に比例する情報を表していたが、この実施例では音高の周波数に比例する情報を表している。

【0122】

さらに、前述の実施例のピッチシフト手段では、入力される再生音高情報Pitchが直接に再生音高のピッチWIDTH（周期）になるが、この実施例では、入力される再生音高情報Pitchが周波数のシフト量を表すことになる。従って、上記処理における変更点は、再生音高を決める周波数シフト量を基準の周波数“org-pitch”からの比“Pitch / org-pitch”として求める処理を行っている点にある。この結果をシフト量PITCH(n)としてピッチシフタ手段に供給している。

【0123】

本実施例の「読み出し処理」は図36に示すものとする。この「読み出し処理」と前述の実施例の図21の「読み出し処理」との主な相違点を以下に示す。ステップF32で進行位置SPHASEが末尾アドレスENDADRSより小さい場合、図21におけるステップF33～F36は行わず、直ちにステップF38に移行する。また、ステップF41'では、前述の実施例

10

20

20

30

40

50

のステップF41に換えて、再生ピッチWIDTHとして係数“ENV-P”を設定する。係数“ENV-P”は予め定められた定数で、ENV1、ENV2の周期を決定するものである。また、前述の実施例のステップF42、F43は削除し、ステップF44に換えて、本実施例ではF(n) = -F(n)とする処理のみを行う（ステップF44'）。

【0124】

本実施例の「波形読み出し処理」は図37、図38に示すものとする。この「波形読み出し処理」と前述の実施例の図22、図23の「波形読み出し処理」との主な相違点を以下に示す。ステップF52'、ステップF61'でWINDOW1、WINDOW2に加算する量“W-RATE”は本実施例では、予め定められた定数で、「“W-RATE” = 1 / WIDTH」を満たす値とする。また、前述の実施例のステップF56、ステップF65は、本実施例ではWINDOW(n)は2よりも大きくならないため、削除してある。また、ステップF57'、F66'では、PH(n)に対して、前述の実施例のホルマント移動量“F-VR”に換えて、ピッチPITCH(n)を乗じている。

【0125】

本実施例の処理の概要を図41、図42を参照して以下に説明する。図41は再生音声をオリジナルピッチ“org-pitch”より低くする場合の処理、図42は再生音声をオリジナルピッチ“org-pitch”より高くする場合の処理を示している。

【0126】

この処理においては、例えば図41において、波形メモリに記憶されている波形データ“Wave-Date”をアドレス“ADRES1”で読み出し、その読み出した波形データに“ENV1”を乗算して窓関数を附加したもの（図41の（2））と、波形メモリに記憶されている波形データ“Wave-Date”をアドレス“ADRES2”で読み出し、その読み出した波形データに“ENV2”を乗算して窓関数を附加したもの（図41の（3））とを図面で示している。（2）と（3）とを加算した信号がピッチシフトされた信号となる。図42についても同様である。

【0127】

再生音高をオリジナルピッチ“org-pitch”により低くする場合、図41に示すように、波形メモリの読み出し速度が1よりも小さくなり、“ENV1”が付加される波形データは、 W_{D+0} 、 W_{D+2} 、 W_{D+4} 、 W_{D+6} …となり、“ENV2”が付加される波形データは、 W_{D+1} 、 W_{D+3} 、 W_{D+5} …となって、これらが伸長されて W_{D+0}' 、 W_{D+2}' 、 W_{D+4}' 、 W_{D+6}' 、および W_{D+1}' 、 W_{D+3}' 、 W_{D+5}' となる。

【0128】

反対に、再生音高をオリジナルピッチ“org-pitch”により高くする場合、図42に示すように、波形メモリの読み出し速度が1よりも小さくなり、“ENV1”が付加される波形データは、 W_{U+0} 、 W_{U+2} 、 W_{U+4} 、 W_{U+6} …となり、“ENV2”が付加される波形データは、 W_{U+1} 、 W_{U+3} 、 W_{U+5} …となって、これらが圧縮されて W_{U+0}' 、 W_{U+2}' 、 W_{U+4}' 、 W_{U+6}' 、および W_{U+1}' 、 W_{U+3}' 、 W_{U+5}' となる。

【0129】

なお、波形メモリの読み出し速度は、「波形読み出し処理」の「“PH1(n) * “PITCH(n)”」と「“PH2(n) * “PITCH(n)”」の変化速度に対応する。

【0130】

【発明の効果】

以上に説明したように、波形発生装置において、波形の再生中に後の再生指示があった場合における波形の再生態様を豊富にして、音楽的効果を豊富化することができる。

【図面の簡単な説明】

【図1】本発明にかかる一実施例としての波形発生装置の全体的なブロック構成を示す図である。

【図2】実施例装置におけるメインルーチンを示すフローチャートである。

【図3】実施例装置における録音ルーチンを示すフローチャートである。

【図4】実施例装置における編集ルーチンを示すフローチャートである。

【図 5】実施例装置における再生ルーチンを示すフローチャートである。

【図 6】実施例装置における再生処理ルーチン(1/2)の詳細を示すフローチャートである。

【図 7】実施例装置における再生処理ルーチン(2/2)の詳細を示すフローチャートである。

【図 8】実施例装置における操作子設定テーブルの構成例を示す図である。

【図 9】実施例装置におけるキー情報レジスタの構成例を示す図である。

【図 10】実施例装置における波形メモリのパラメータ記憶部のデータ構成例を示す図である。

【図 11】実施例装置における波形メモリの波形データ記憶部のデータ構成例を示す図である。 10

【図 12】実施例装置におけるDSPでのメインルーチン(1/2)を示すフローチャートである。

【図 13】実施例装置におけるDSPでのメインルーチン(2/2)を示すフローチャートである。

【図 14】実施例装置におけるDSPでのメインルーチン中の「ボイス1の消音処理」を示すフローチャートである。

【図 15】実施例装置におけるDSPでのメインルーチン中の「ボイス2の消音処理」を示すフローチャートである。

【図 16】実施例装置におけるDSPでのメインルーチン中の「ボイス1の発音開始処理」を示すフローチャートである。 20

【図 17】実施例装置におけるDSPでのメインルーチン中の「ボイス2の発音開始処理」を示すフローチャートである。

【図 18】実施例装置におけるDSPでのメインルーチン中の「ボイス1からボイス1へのリンク発音処理」を示すフローチャートである。

【図 19】実施例装置におけるDSPでのメインルーチン中の「ボイス1からボイス2へのリンク発音処理」を示すフローチャートである。

【図 20】実施例装置におけるDSPでのメインルーチン中の「ボイス2からボイス1へのリンク発音処理」を示すフローチャートである。

【図 21】実施例装置におけるDSPでのメインルーチン中の「読み出し処理」ルーチン(1/2)を示すフローチャートである。 30

【図 22】実施例装置におけるDSPでのメインルーチン中の「読み出し処理」ルーチン(2/2)を示すフローチャートである。

【図 23】実施例装置におけるDSPでのメインルーチン中の「読み出し処理」ルーチン中の「波形読み出し処理」ルーチン(1/2)を示すフローチャートである。

【図 24】実施例装置におけるDSPでのメインルーチン中の「読み出し処理」ルーチン中の「波形読み出し処理」ルーチン(2/2)を示すフローチャートである。

【図 25】「読み出し処理」の動作概要(ホルマント特性変更なし、低域にピッチシフト)を説明するためのタイムチャートである。

【図 26】「読み出し処理」の動作概要(ホルマント特性変更なし、高域にピッチシフト)を説明するためのタイムチャートである。 40

【図 27】「読み出し処理」の動作概要(ホルマント特性を低域にシフト)を説明するためのタイムチャートである。

【図 28】「読み出し処理」の動作概要(ホルマント特性を高域にシフト)を説明するためのタイムチャートである。

【図 29】他の実施例装置におけるDSPでのメインルーチン中の「ボイス1の消音処理」を示すフローチャートである。

【図 30】他の実施例装置におけるDSPでのメインルーチン中の「ボイス2の消音処理」を示すフローチャートである。

【図 31】他の実施例装置におけるDSPでのメインルーチン中の「ボイス1の発音開始」 50

処理」を示すフローチャートである。

【図32】他の実施例装置におけるDSPでのメインルーチン中の「ボイス2の発音開始処理」を示すフローチャートである。

【図33】他の実施例装置におけるDSPでのメインルーチン中の「ボイス1からボイス1へのリンク発音処理」を示すフローチャートである。

【図34】他の実施例装置におけるDSPでのメインルーチン中の「ボイス1からボイス2へのリンク発音処理」を示すフローチャートである。

【図35】他の実施例装置におけるDSPでのメインルーチン中の「ボイス2からボイス1へのリンク発音処理」を示すフローチャートである。

【図36】他の実施例装置におけるDSPでのメインルーチン中の「読み出し処理」ルーチンを示すフローチャートである。 10

【図37】他の実施例装置におけるDSPでのメインルーチン中の「読み出し処理」ルーチン中の「波形読み出し処理」ルーチン(1/2)を示すフローチャートである。

【図38】他の実施例装置におけるDSPでのメインルーチン中の「読み出し処理」ルーチン中の「波形読み出し処理」ルーチン(2/2)を示すフローチャートである。

【図39】他の実施例装置における波形メモリのパラメータ記憶部のデータ構成例を示す図である。

【図40】他の実施例装置における波形メモリの波形データ記憶部のデータ構成例を示す図である。

【図41】「読み出し処理」の動作概要(低域にピッチシフト)を説明するためのタイムチャートである。 20

【図42】「読み出し処理」の動作概要(高域にピッチシフト)を説明するためのタイムチャートである。

【符号の説明】

4 A/D変換器

8 DSP(デジタル信号プロセッサ)

12 波形メモリ

14 D/A変換器

20 操作子群

22 CPU(中央処理装置)

30

30 キーボード

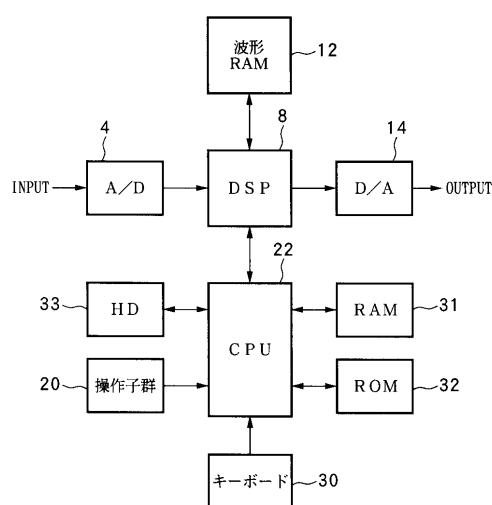
31 RAM(ランダム・アクセス・メモリ)

32 ROM(リード・オンリー・メモリ)

33 ハードディスク装置

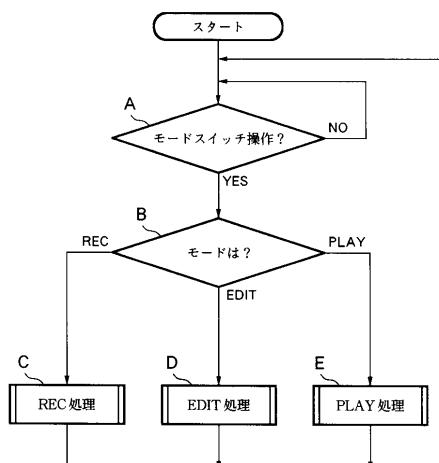
【図1】

全体のブロック図

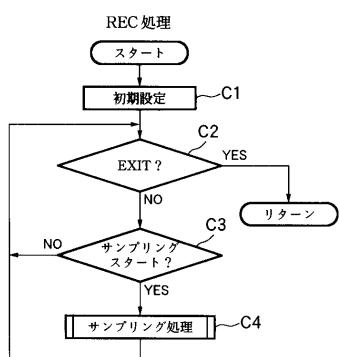


【図2】

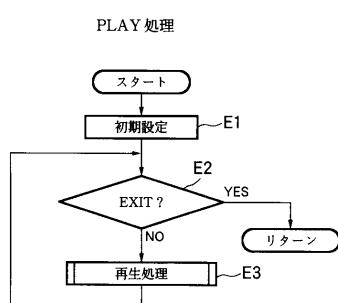
メインルーチン



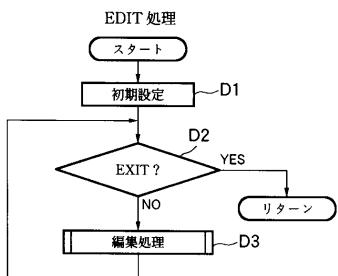
【図3】



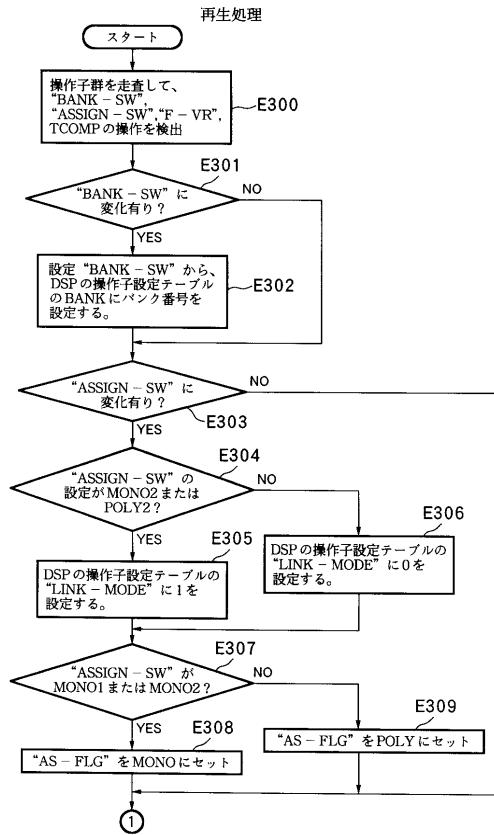
【図5】



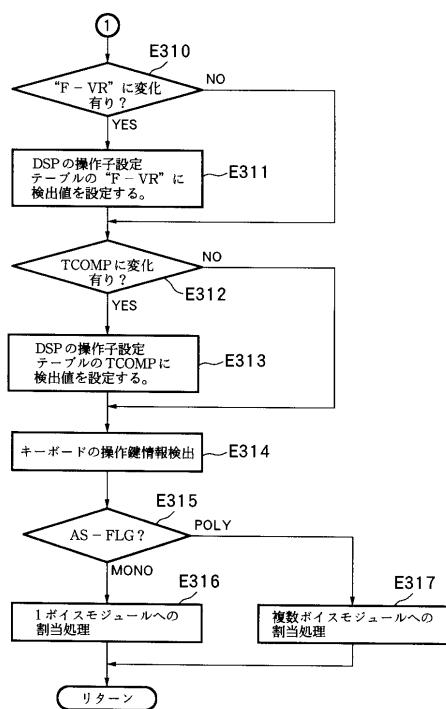
【図4】



【図6】



【図7】



【図8】

操作子設定テーブル

BANK	
"LINK - MODE"	
"F - VR"	
TCOMP	

【図9】

キー情報レジスタ

KeyOn/Off	
Pitch	
"Voice - No."	
Level	

【図10】

パラメータ記憶部のデータ構成

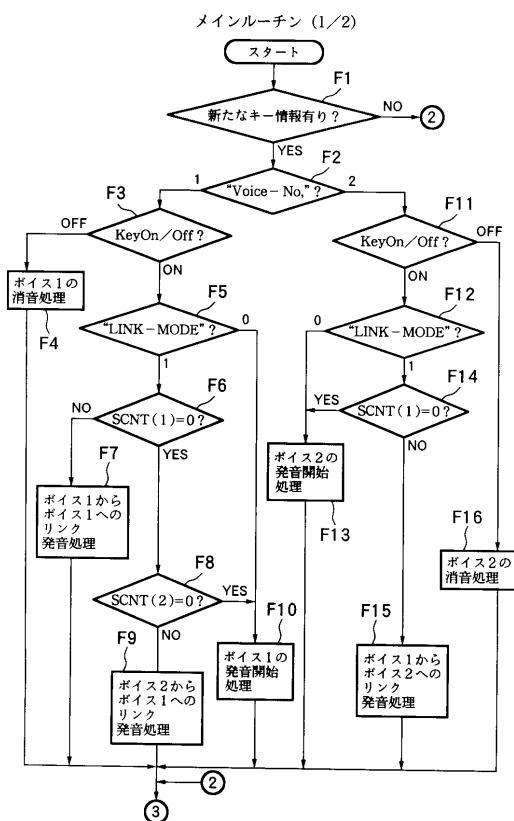
chunk	adr	data
=====	=====	=====
wave0	header 0000	endadr
-----	-----	-----
sadr	0001 : sadrs0	
	0002 : spitch0	
	0003 : sadrsl	
	0004 : spitchl	
	:	
	: endadr	
-----	-----	-----
wave1	header 0800	endadr
-----	-----	-----
sadr	0801 : sadrs0	
	0802 : spitch0	
	0803 : sadrsl	
	0804 : spitchl	
	:	
	: endadr	
-----	-----	-----
wave2	header 1000	endadr
-----	-----	-----
sadr	1001 : sadrs0	
	1002 : spitch0	
	1003 : sadrsl	
	1004 : spitchl	
	:	
	: endadr	

【図11】

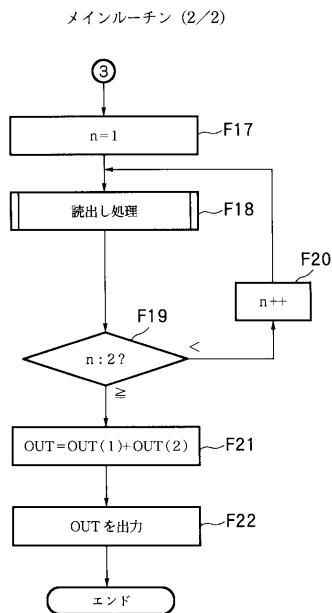
波形データ記憶部のデータ構成

chunk	adr	data
=====	=====	=====
wave0	data 0000 : 00001	wave data
	: 07FFF	: -----
-----	-----	-----
wave1	data 08000 : 08001	wave data
	: 0FFF	: -----
-----	-----	-----
wave2	data 10000 : 10001	wave data
	: 17FFF	: -----

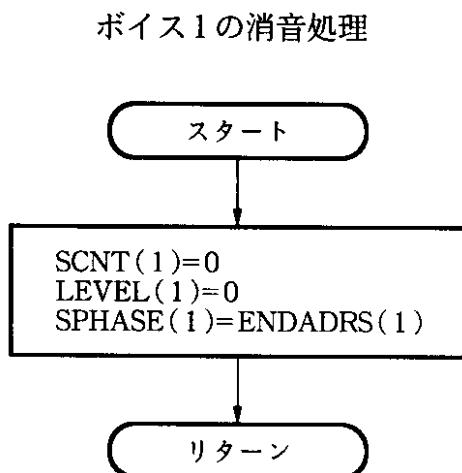
【図12】



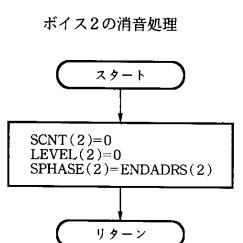
【図13】



【図14】



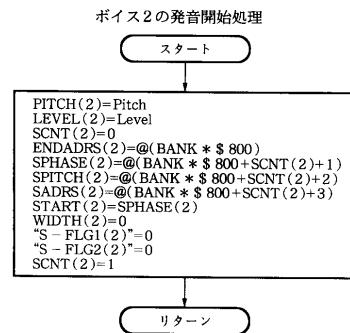
【図15】



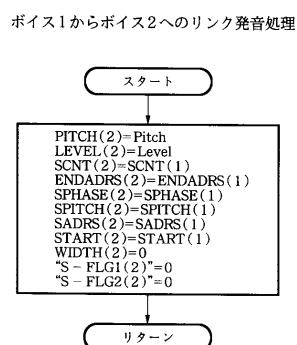
【図16】



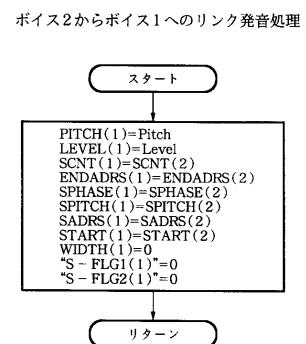
【図17】



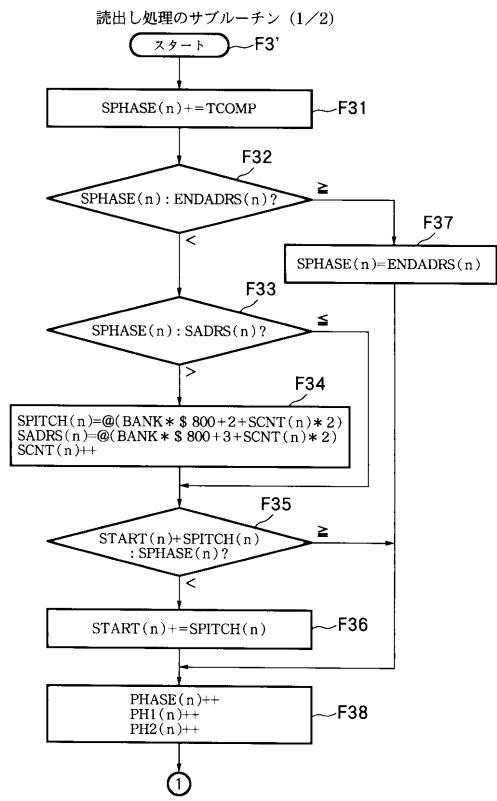
【図19】



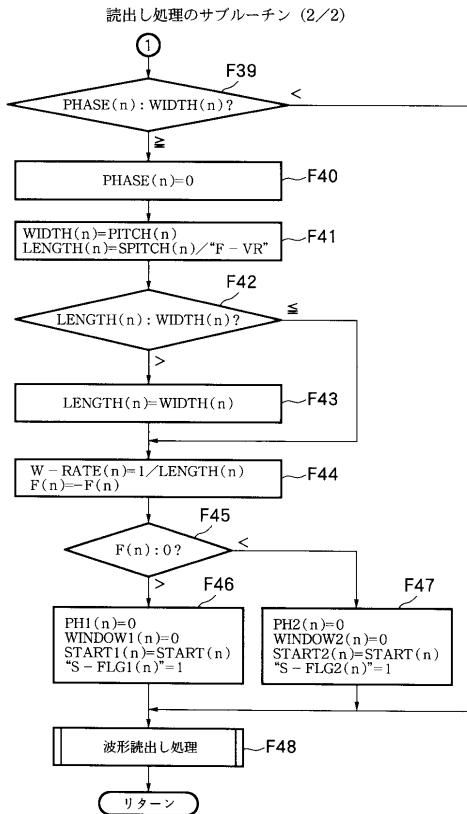
【図20】



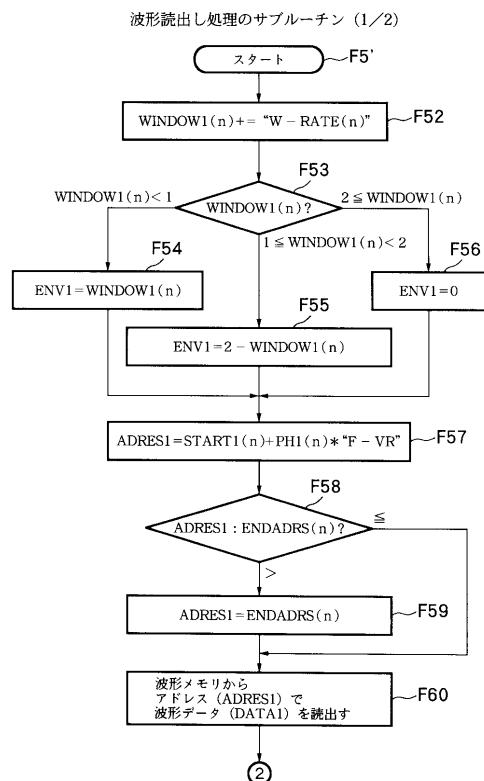
【図21】



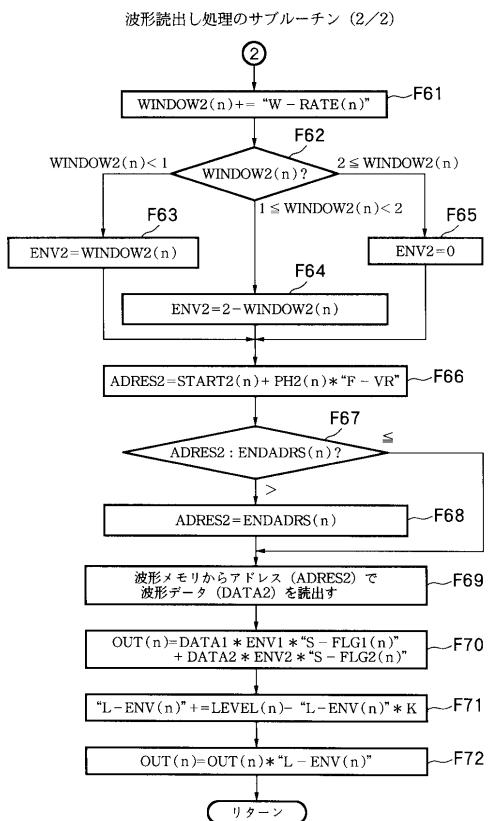
【図22】



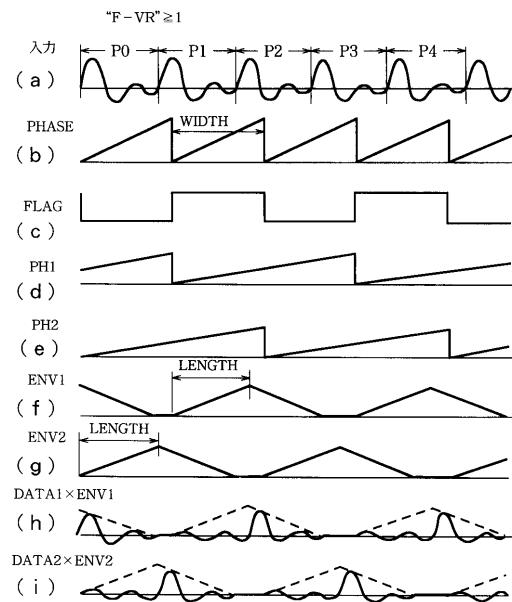
【図23】



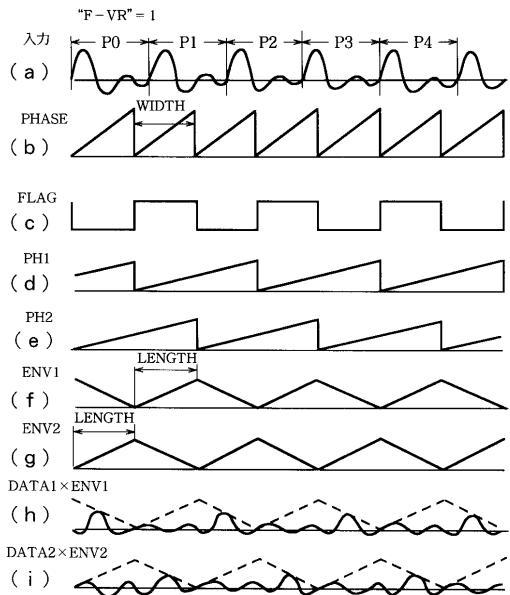
【図24】



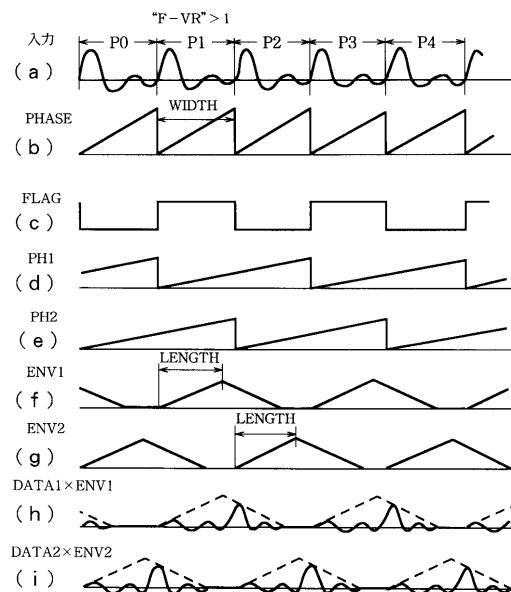
【図25】



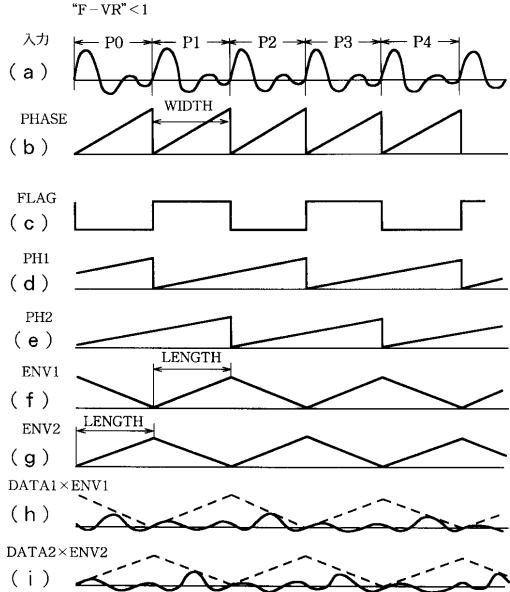
【図26】



【図27】

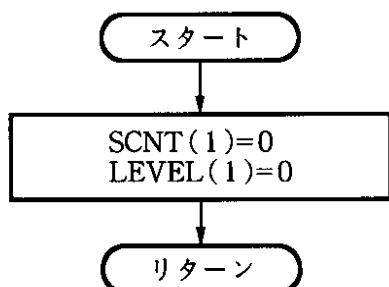


【図28】



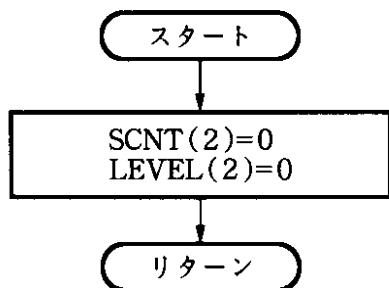
【図29】

ボイス1の消音処理



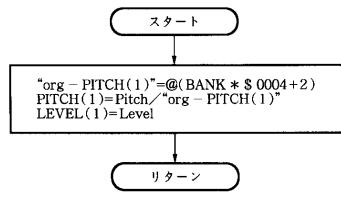
【図30】

ボイス2の消音処理



【図33】

ボイス1からボイス1へのリンク発音処理



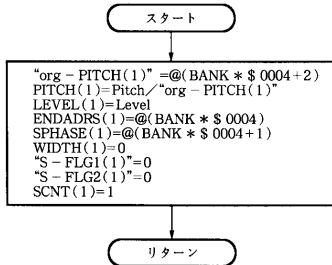
【図34】

ボイス1からボイス2へのリンク発音処理



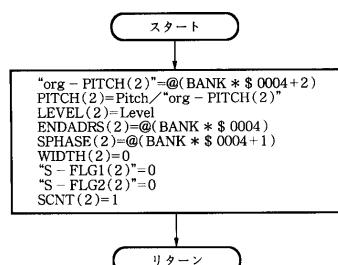
【図31】

ボイス1の発音開始処理



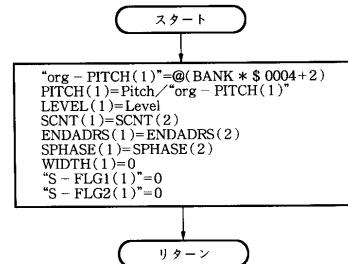
【図32】

ボイス2の発音開始処理

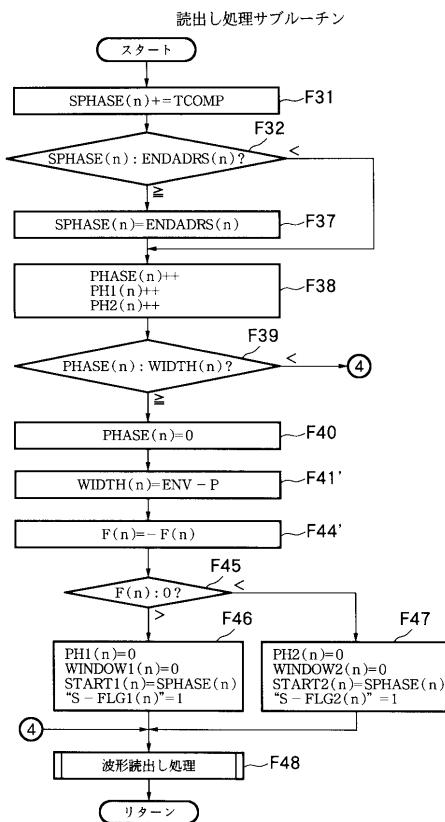


【図35】

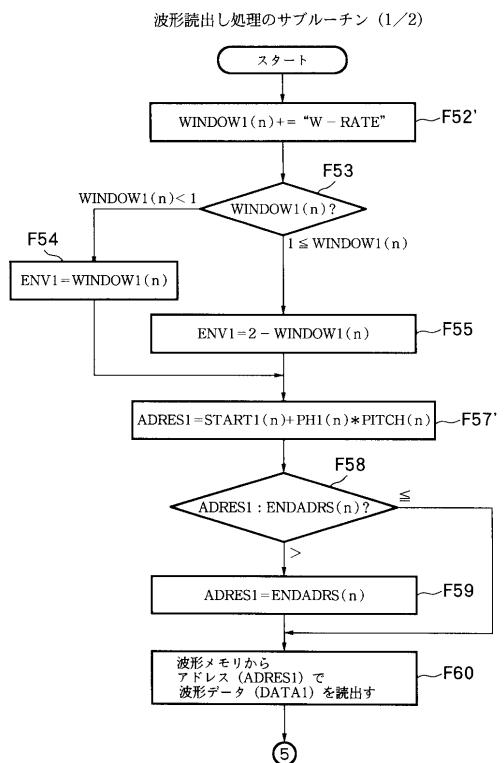
ボイス2からボイス1へのリンク発音処理



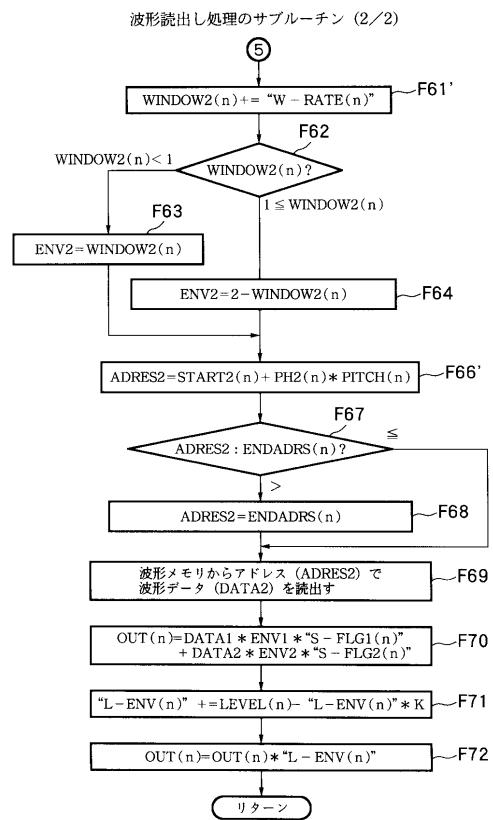
【図36】



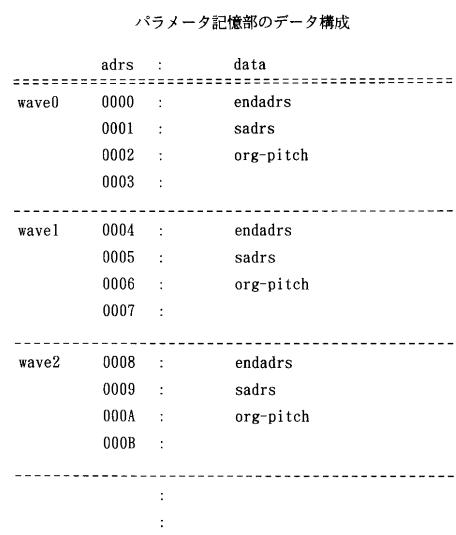
【図37】



【図38】



【図39】



【図40】

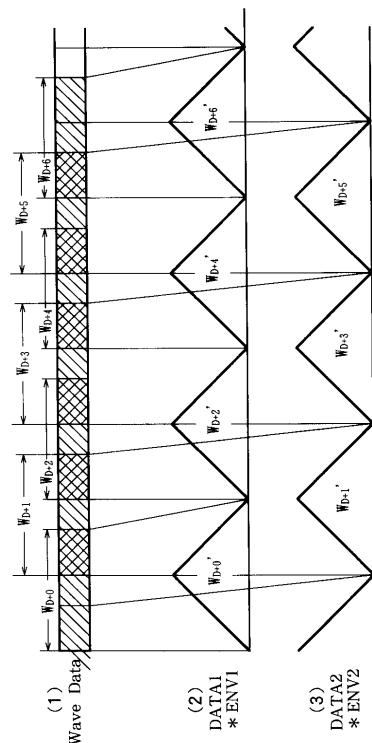
波形データ記憶部のデータ構成

```

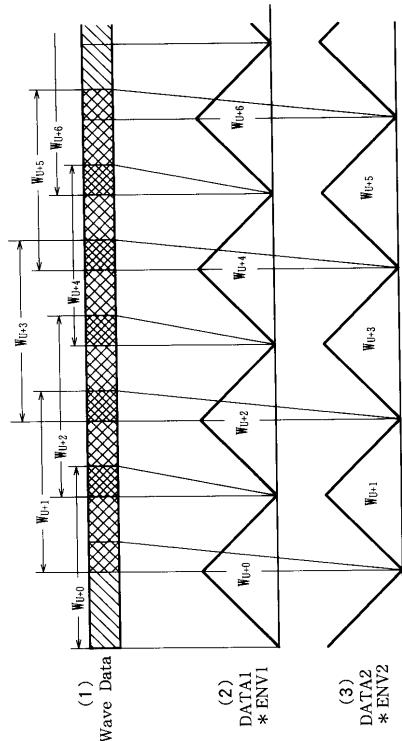
    adrs : data
=====
wave0  sadrs : wave data
:
:
endadr :
=====
wave1  sadrs : wave data
:
:
endadr :
=====
wave2  sadrs : wave data
:
:
endadr :

```

【図41】



【図42】



フロントページの続き

(56)参考文献 特開平07-191669 (JP, A)
特開昭62-139586 (JP, A)
特公昭63-004191 (JP, B1)
特開昭63-081499 (JP, A)
特開平05-165478 (JP, A)

(58)調査した分野(Int.Cl., DB名)

G10H 7/00 - 7/12