

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成19年11月8日(2007.11.8)

【公開番号】特開2006-106118(P2006-106118A)

【公開日】平成18年4月20日(2006.4.20)

【年通号数】公開・登録公報2006-016

【出願番号】特願2004-289069(P2004-289069)

【国際特許分類】

G 02 F 1/1368 (2006.01)

G 02 F 1/1343 (2006.01)

G 02 F 1/1345 (2006.01)

H 01 L 21/20 (2006.01)

H 01 L 21/322 (2006.01)

H 01 L 21/336 (2006.01)

H 01 L 29/786 (2006.01)

【F I】

G 02 F 1/1368

G 02 F 1/1343

G 02 F 1/1345

H 01 L 21/20

H 01 L 21/322 G

H 01 L 29/78 6 1 2 D

H 01 L 29/78 6 2 7 G

H 01 L 29/78 6 2 7 Z

H 01 L 29/78 6 1 6 U

H 01 L 29/78 6 1 6 K

【手続補正書】

【提出日】平成19年9月20日(2007.9.20)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

絶縁表面上に導電層を形成し、

前記導電層上にレジストを形成し、

前記レジストをレーザ光で露光してパターニングし、マスクを形成し、

前記マスクを用いて前記導電層をパターニングし、ゲート電極層及び画素電極層を形成し、

前記ゲート電極層及び前記画素電極層上にゲート絶縁層を形成し、

前記ゲート絶縁層上に半導体の結晶化を助長する金属元素を含む金属膜を形成し、

前記金属膜上に半導体層を形成し、

前記半導体層に接して一導電型を有する半導体層を形成し、

前記半導体層及び前記一導電型を有する半導体層を加熱し、

前記一導電型を有する半導体層上に、導電性材料を含む組成物を吐出して選択的にソース電極層及びドレイン電極層を形成し、

前記一導電型を有する半導体層をパターニングし、ソース領域及びドレイン領域を形成

し、

前記ソース電極層、前記ドレイン電極層及び前記ゲート絶縁層上に絶縁層を形成し、

前記絶縁層に前記ソース電極層または前記ドレイン電極層に達する第1の開口部、及び前記絶縁層と前記ゲート絶縁層に前記画素電極層に達する第2の開口部を形成し、

前記第1の開口部及び前記第2の開口部に、前記ソース電極層または前記ドレイン電極層及び前記画素電極層を電気的に接続する配線層を形成することを特徴とする液晶表示装置の作製方法。

【請求項2】

絶縁表面上に導電層を形成し、

前記導電層上にレジストを形成し、

前記レジストをレーザ光で露光してパターニングし、マスクを形成し、

前記マスクを用いて前記導電層をパターニングし、ゲート電極層及び画素電極層を形成し、

前記ゲート電極層及び前記画素電極層上にゲート絶縁層を形成し、

前記ゲート絶縁層上に半導体層を形成し、

前記半導体層に半導体の結晶化を助長する金属元素を添加し、

前記半導体層に接して一導電型を有する半導体層を形成し、

前記半導体層及び前記一導電型を有する半導体層を加熱し、

前記一導電型を有する半導体層上に導電性材料を含む組成物を吐出して選択的にソース電極層及びドレイン電極層を形成し、

前記一導電型を有する半導体層をパターニングし、ソース領域及びドレイン領域を形成し、

前記ソース電極層、前記ドレイン電極層及び前記ゲート絶縁層上に絶縁層を形成し、

前記絶縁層に前記ソース電極層または前記ドレイン電極層に達する第1の開口部、及び前記絶縁層と前記ゲート絶縁層に前記画素電極層に達する第2の開口部を形成し、

前記第1の開口部及び前記第2の開口部に、前記ソース電極層または前記ドレイン電極層及び前記画素電極層を電気的に接続する配線層を形成することを特徴とする液晶表示装置の作製方法。

【請求項3】

絶縁表面上に導電層を形成し、

前記導電層上にレジストを形成し、

前記レジストをレーザ光で露光してパターニングし、マスクを形成し、

前記マスクを用いて前記導電層をパターニングし、ゲート電極層及び画素電極層を形成し、

前記ゲート電極層及び前記画素電極層上にゲート絶縁層を形成し、

前記ゲート絶縁層上に半導体の結晶化を助長する金属元素を含む金属膜を形成し、

前記金属膜上に半導体層を形成し、

前記半導体層上に選択的にチャネル保護層を形成し、

前記半導体層及び前記チャネル保護層に接して一導電型を有する半導体層を形成し、

前記半導体層、前記チャネル保護層、及び前記一導電型を有する半導体層を加熱し、

前記一導電型を有する半導体層上に、導電性材料を含む組成物を吐出して選択的にソース電極層及びドレイン電極層を形成し、

前記一導電型を有する半導体層をパターニングし、ソース領域及びドレイン領域を形成し、

前記ソース電極層、前記ドレイン電極層及び前記ゲート絶縁層上に絶縁層を形成し、

前記絶縁層に前記ソース電極層または前記ドレイン電極層に達する第1の開口部、及び前記絶縁層と前記ゲート絶縁層に前記画素電極層に達する第2の開口部を形成し、

前記第1の開口部及び前記第2の開口部に、前記ソース電極層または前記ドレイン電極層及び前記画素電極層を電気的に接続する配線層を形成することを特徴とする液晶表示装置の作製方法。

【請求項 4】

絶縁表面上に導電層を形成し、
前記導電層上にレジストを形成し、
前記レジストをレーザ光で露光してパターニングし、マスクを形成し、
前記マスクを用いて前記導電層をパターニングし、ゲート電極層及び画素電極層を形成し、
前記ゲート電極層及び前記画素電極層上にゲート絶縁層を形成し、
前記ゲート絶縁層上に半導体層を形成し、
前記半導体層上に選択的にチャネル保護層を形成し、
前記半導体層及び前記チャネル保護層に半導体の結晶化を助長する金属元素を添加し、
前記半導体層及び前記チャネル保護層に接して一導電型を有する半導体層を形成し、
前記半導体層、前記チャネル保護層、及び前記一導電型を有する半導体層を加熱し、
前記一導電型を有する半導体層上に、導電性材料を含む組成物を吐出して選択的にソース電極層及びドレイン電極層を形成し、
前記一導電型を有する半導体層をパターニングし、ソース領域及びドレイン領域を形成し、
前記ソース電極層、前記ドレイン電極層及び前記ゲート絶縁層上に絶縁層を形成し、
前記絶縁層に前記ソース電極層または前記ドレイン電極層に達する第1の開口部、及び前記絶縁層と前記ゲート絶縁層に前記画素電極層に達する第2の開口部を形成し、
前記第1の開口部及び前記第2の開口部に、前記ソース電極層または前記ドレイン電極層及び前記画素電極層を電気的に接続する配線層を形成することを特徴とする液晶表示装置の作製方法。

【請求項 5】

絶縁表面上に、ゲート電極層及び画素電極層を形成し、
前記ゲート電極層及び前記画素電極層上にゲート絶縁層を形成し、
前記ゲート絶縁層上に半導体の結晶化を助長する金属元素を含む金属膜を形成し、
前記金属膜上に半導体層を形成し、
前記半導体層に接して一導電型を有する半導体層を形成し、
前記半導体層及び前記一導電型を有する半導体層を加熱し、
前記一導電型を有する半導体層上に導電性材料を含む組成物を吐出して選択的に導電層を形成し、
前記導電層上にレジストを形成し、
前記レジストをレーザ光で露光してパターニングし、マスクを形成し、
前記マスクを用いて前記導電層及び前記一導電型を有する半導体層をパターニングし、ソース電極層、ドレイン電極層、ソース領域及びドレイン領域を形成し、
前記ソース電極層、前記ドレイン電極層及び前記ゲート絶縁層上に絶縁層を形成し、
前記絶縁層に前記ソース電極層または前記ドレイン電極層に達する第1の開口部、及び前記絶縁層と前記ゲート絶縁層に前記画素電極層に達する第2の開口部を形成し、
前記第1の開口部及び前記第2の開口部に、前記ソース電極層または前記ドレイン電極層及び前記画素電極層を電気的に接続する配線層を形成することを特徴とする液晶表示装置の作製方法。

【請求項 6】

絶縁表面上に、ゲート電極層及び画素電極層を形成し、
前記ゲート電極層及び前記画素電極層上にゲート絶縁層を形成し、
前記ゲート絶縁層上に半導体層を形成し、
前記半導体層に半導体の結晶化を助長する金属元素を添加し、
前記半導体層に接して一導電型を有する半導体層を形成し、
前記半導体層及び前記一導電型を有する半導体層を加熱し、
前記一導電型を有する半導体層上に導電性材料を含む組成物を吐出して選択的に導電層を形成し、

前記導電層上にレジストを形成し、
前記レジストをレーザ光で露光してパターニングし、マスクを形成し、
前記マスクを用いて前記導電層及び前記一導電型を有する半導体層をパターニングし、ソース電極層、ドレイン電極層、ソース領域及びドレイン領域を形成し、
前記ソース電極層、前記ドレイン電極層及び前記ゲート絶縁層上に絶縁層を形成し、
前記絶縁層に前記ソース電極層または前記ドレイン電極層に達する第1の開口部、及び前記絶縁層と前記ゲート絶縁層に前記画素電極層に達する第2の開口部を形成し、
前記第1の開口部及び前記第2の開口部に、前記ソース電極層または前記ドレイン電極層及び前記画素電極層を電気的に接続する配線層を形成することを特徴とする液晶表示装置の作製方法。

【請求項7】

絶縁表面上に、ゲート電極層及び画素電極層を形成し、
前記ゲート電極層及び前記画素電極層上にゲート絶縁層を形成し、
前記ゲート絶縁層上に半導体の結晶化を助長する金属元素を含む金属膜を形成し、
前記金属膜上に半導体層を形成し、
前記半導体層上に選択的にチャネル保護層を形成し、
前記半導体層及び前記チャネル保護層に接して一導電型を有する半導体層を形成し、
前記半導体層、前記チャネル保護層、及び前記一導電型を有する半導体層を加熱し、
前記一導電型を有する半導体層上に導電性材料を含む組成物を吐出して選択的に導電層を形成し、
前記導電層上にレジストを形成し、
前記レジストをレーザ光で露光してパターニングし、マスクを形成し、
前記マスクを用いて前記導電層及び前記一導電型を有する半導体層をパターニングし、ソース電極層、ドレイン電極層、ソース領域及びドレイン領域を形成し、
前記ソース電極層、前記ドレイン電極層及び前記ゲート絶縁層上に絶縁層を形成し、
前記絶縁層に前記ソース電極層または前記ドレイン電極層に達する第1の開口部、及び前記絶縁層と前記ゲート絶縁層に前記画素電極層に達する第2の開口部を形成し、
前記第1の開口部及び前記第2の開口部に、前記ソース電極層または前記ドレイン電極層及び前記画素電極層を電気的に接続する配線層を形成することを特徴とする液晶表示装置の作製方法。

【請求項8】

絶縁表面上に、ゲート電極層及び画素電極層を形成し、
前記ゲート電極層及び前記画素電極層上にゲート絶縁層を形成し、
前記ゲート絶縁層上に半導体層を形成し、
前記半導体層上に選択的にチャネル保護層を形成し、
前記半導体層及び前記チャネル保護層に半導体の結晶化を助長する金属元素を添加し、
前記半導体層及び前記チャネル保護層に接して一導電型を有する半導体層を形成し、
前記半導体層、前記チャネル保護層、及び前記一導電型を有する半導体層を加熱し、
前記一導電型を有する半導体層上に導電性材料を含む組成物を吐出して選択的に導電層を形成し、
前記導電層上にレジストを形成し、
前記レジストをレーザ光で露光してパターニングし、マスクを形成し、
前記マスクを用いて前記導電層及び前記一導電型を有する半導体層をパターニングし、ソース電極層、ドレイン電極層、ソース領域及びドレイン領域を形成し、
前記ソース電極層、前記ドレイン電極層及び前記ゲート絶縁層上に絶縁層を形成し、
前記絶縁層に前記ソース電極層または前記ドレイン電極層に達する第1の開口部、及び前記絶縁層と前記ゲート絶縁層に前記画素電極層に達する第2の開口部を形成し、
前記第1の開口部及び前記第2の開口部に、前記ソース電極層または前記ドレイン電極層及び前記画素電極層を電気的に接続する配線層を形成することを特徴とする液晶表示装置の作製方法。

【請求項 9】

請求項 1 乃至 8 のいずれか一項において、前記絶縁層は、絶縁性材料を含む組成物を吐出して選択的に形成することを特徴とする液晶表示装置の作製方法。

【請求項 10】

請求項 1 乃至 9 のいずれか一項において、前記金属元素として鉄、ニッケル、コバルト、ルテニウム、ロジウム、パラジウム、オスニウム、イリジウム、白金、チタン、銅及び金から選ばれた一つ又は複数を用いることを特徴とする液晶表示装置の作製方法。

【請求項 11】

請求項 1 乃至 請求項 10 のいずれか一項において、前記ゲート絶縁層として、前記ゲート電極層及び前記画素電極層上に第 1 のゲート絶縁層を形成し、

前記第 1 のゲート絶縁層上に第 2 のゲート絶縁層を形成し、

前記第 2 のゲート絶縁層上に膜厚 0.1 nm 以上 10 nm 以下の第 3 のゲート絶縁層を形成することを特徴とする液晶表示装置の作製方法。

【請求項 12】

請求項 11 において、前記第 1 のゲート絶縁層として窒化酸化珪素膜を形成し、前記第 2 のゲート絶縁層として酸化窒化珪素膜を形成し、前記第 3 のゲート絶縁層として窒化珪素膜を形成することを特徴とする液晶表示装置の作製方法。