

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成28年11月24日(2016.11.24)

【公開番号】特開2015-115929(P2015-115929A)

【公開日】平成27年6月22日(2015.6.22)

【年通号数】公開・登録公報2015-040

【出願番号】特願2013-259217(P2013-259217)

【国際特許分類】

H 03 F 1/02 (2006.01)

H 03 F 1/22 (2006.01)

【F I】

H 03 F 1/02

H 03 F 1/22

【手続補正書】

【提出日】平成28年9月30日(2016.9.30)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0013

【補正方法】変更

【補正の内容】

【0013】

トランジスタ3は、ゲートと、トランジスタ1のドレインに接続されたソースと、ドレインとを有するゲート接地トランジスタである。負荷4がトランジスタ3のドレインに接続されている。トランジスタ3のドレインから、DCカット用の容量15を介して信号が出力される。トランジスタ1, 3はシリコンのMOSFETである。

【手続補正2】

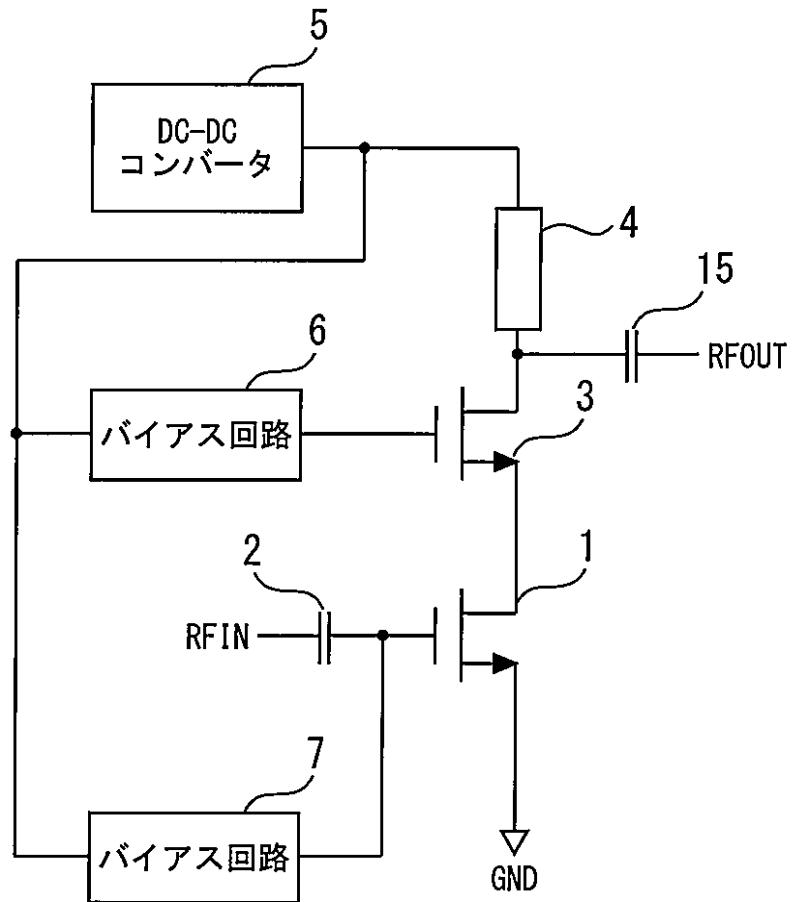
【補正対象書類名】図面

【補正対象項目名】図1

【補正方法】変更

【補正の内容】

【図 1】



【手続補正 3】

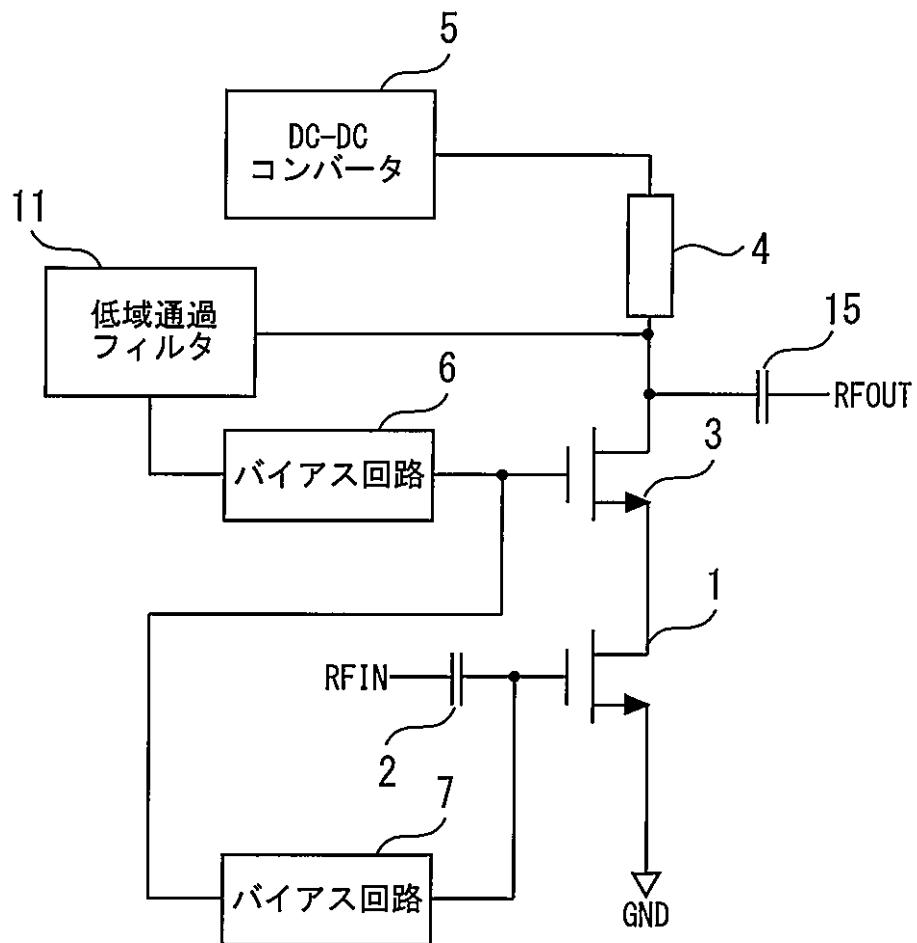
【補正対象書類名】図面

【補正対象項目名】図 4

【補正方法】変更

【補正の内容】

【図4】



【手続補正4】

【補正対象書類名】図面

【補正対象項目名】図5

【補正方法】変更

【補正の内容】

【図5】

