

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成28年11月24日 (2016.11.24)

【公開番号】特開2015-115929(P2015-115929A)

【公開日】平成27年6月22日 (2015.6.22)

【年通号数】公開・登録公報2015-040

【出願番号】特願2013-259217(P2013-259217)

【国際特許分類】

H 0 3 F 1/02 (2006.01)

H 0 3 F 1/22 (2006.01)

【 F I 】

H 0 3 F 1/02

H 0 3 F 1/22

【手続補正書】

【提出日】平成28年9月30日 (2016.9.30)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 1 3

【補正方法】変更

【補正の内容】

【 0 0 1 3 】

トランジスタ 3 は、ゲートと、トランジスタ 1 のドレインに接続されたソースと、ドレインとを有するゲート接地トランジスタである。負荷 4 がトランジスタ 3 のドレインに接続されている。トランジスタ 3 のドレインから、DC カット用の容量 1 5 を介して信号が出力される。トランジスタ 1 , 3 はシリコンの MOS F E T である。

【手続補正 2】

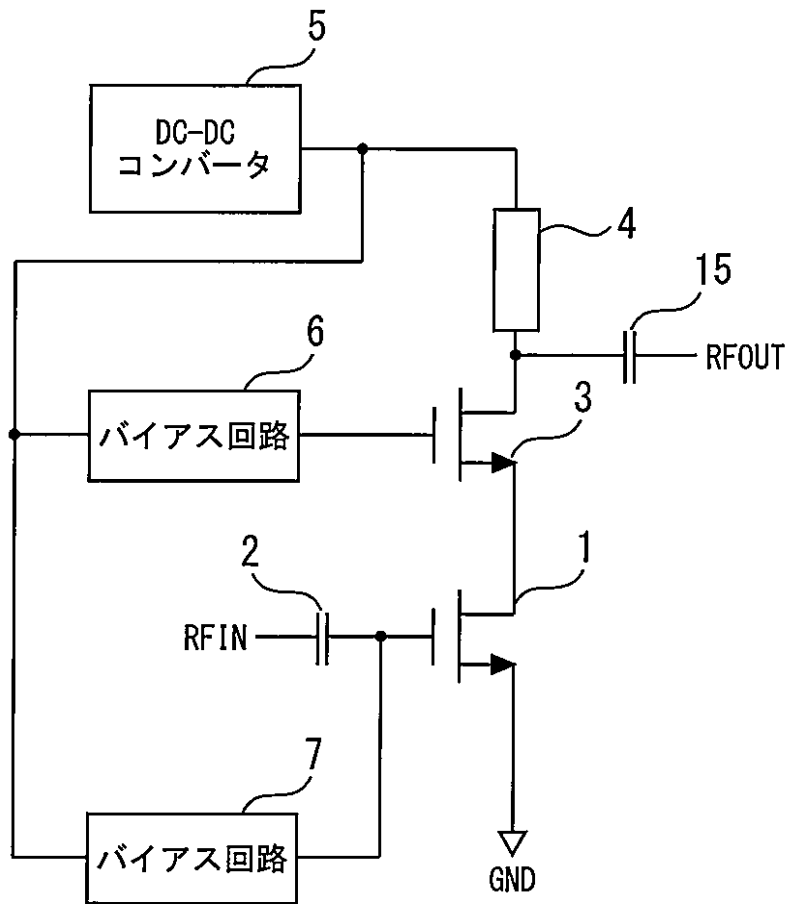
【補正対象書類名】図面

【補正対象項目名】図 1

【補正方法】変更

【補正の内容】

【図 1】



【手続補正 3】

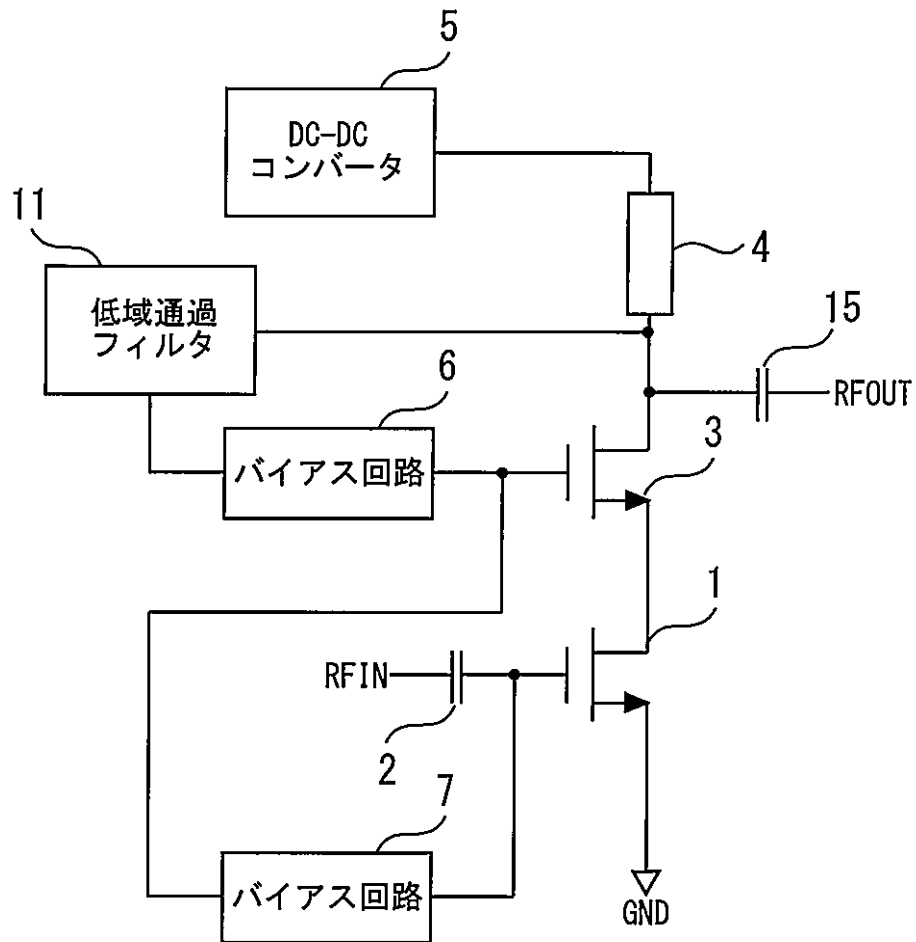
【補正対象書類名】図面

【補正対象項目名】図 4

【補正方法】変更

【補正の内容】

【図 4】



【手続補正 4】

【補正対象書類名】図面

【補正対象項目名】図 5

【補正方法】変更

【補正の内容】

【図 5】

