

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成29年7月20日(2017.7.20)

【公開番号】特開2015-230561(P2015-230561A)

【公開日】平成27年12月21日(2015.12.21)

【年通号数】公開・登録公報2015-080

【出願番号】特願2014-116196(P2014-116196)

【国際特許分類】

G 06 F 17/10 (2006.01)

G 06 F 7/544 (2006.01)

【F I】

G 06 F 17/10 Z

G 06 F 7/544 Z

【手続補正書】

【提出日】平成29年6月5日(2017.6.5)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】請求項8

【補正方法】変更

【補正の内容】

【請求項8】

前記演算器は、ダブルローテーション型CORDIC演算器として構成され、 $\arctan(2^{-i})$ の演算を行うシングル型演算と、 $2 \cdot \arctan(2^{-i})$ の演算を行うダブル型演算と、を実行可能に構成されており、

前記ダブルローテーション型CORDIC演算器は、(i-1)番目の演算ユニットから入力されたモード信号に応じて前記シングル型演算及び前記ダブル型演算の何れかで時分割動作するように構成され、

前記ベクタモードでの前記シングル型演算と前記回転モードでの前記ダブル型演算とを組み合わせることにより、偏角の2倍の回転演算を行い、前記ベクタモードでの前記ダブル型演算と前記回転モードでの前記シングル型演算とを組み合わせることにより、偏角の1/2倍の回転演算を行う、よう構成されていることを特徴とする請求項7に記載の演算装置。