

(19)日本国特許庁(JP)

(12)特許公報(B2)

(11)特許番号

特許第7106344号

(P7106344)

(45)発行日 令和4年7月26日(2022.7.26)

(24)登録日 令和4年7月15日(2022.7.15)

(51)国際特許分類

A 6 3 F 7/02 (2006.01)

F I

A 6 3 F

7/02

3 2 6 Z

請求項の数 1 (全32頁)

(21)出願番号 特願2018-91311(P2018-91311)
(22)出願日 平成30年5月10日(2018.5.10)
(65)公開番号 特開2019-195492(P2019-195492
A)
(43)公開日 令和1年11月14日(2019.11.14)
審査請求日 令和3年4月9日(2021.4.9)

(73)特許権者 000144153
株式会社三共
東京都渋谷区渋谷三丁目29番14号
(72)発明者 小倉 敏男
東京都渋谷区渋谷三丁目29番14号
株式会社三共内
審査官 中澤 真吾

最終頁に続く

(54)【発明の名称】 遊技機

(57)【特許請求の範囲】

【請求項1】

遊技が可能な遊技機であって、

第1面と第2面に配線パターンが形成された基板を備え、

前記基板には、第1電圧の信号を伝達する配線パターンが接続され、記憶手段を有するマイクロコンピュータと、第2電圧の信号を伝達する配線パターンが接続され、出力部品に信号出力する出力回路と、入力部品に信号入力する入力回路と、が搭載され、

前記第1面に、前記マイクロコンピュータを含む複数の電子部品が搭載され、

前記第2面には、電子部品が搭載されず、

前記マイクロコンピュータは、特定電源により前記記憶手段の記憶内容を保持可能であり、

前記マイクロコンピュータは第1グラウンドに接続され、前記出力回路は前記第1グラウンドと絶縁部によって隔てられた第2グラウンドに接続され、

前記特定電源を前記マイクロコンピュータへ供給する配線パターンは、

前記基板の前記第2面のみに形成され、

前記第2グラウンドが形成される第2グラウンド領域に接することなく、前記第1グラウンドが形成される第1グラウンド領域のみに接する領域に形成され、

前記第2面には、データバスを構成する配線パターンが形成され、

前記データバスと前記出力回路とは、スルーホールにより前記第2面から前記第1面に分岐した配線パターンにより接続され、

前記出力回路および前記入力回路には、型式を示す文字情報が記載されており、

前記出力回路と前記入力回路とは、前記文字情報の向きが異なるように、前記基板に搭載される、

ことを特徴とする遊技機。

【発明の詳細な説明】

【技術分野】

【 0 0 0 1 】

本発明は、遊技を行うことが可能な遊技機に関する。

【背景技術】

【 0 0 0 2 】

パチンコ遊技機やスロットマシン等の遊技機は、電子機器が実装された基板を備えるものが一般的であり、この種の基板としては、表面と裏面の双方に配線パターンが形成されたものがある（例えば、特許文献 1 参照）。

10

【先行技術文献】

【特許文献】

【 0 0 0 3 】

【文献】特開 2 0 1 7 - 8 0 2 4 1 号公報

【発明の概要】

【発明が解決しようとする課題】

【 0 0 0 4 】

この種の基板においては、配線パターンの設計に関して種々の課題が存在している。

20

【 0 0 0 5 】

本発明は、このような問題点に着目してなされたもので、基板の配線パターンが好適に形成された遊技機を提供することを目的とする。

【課題を解決するための手段】

【 0 0 0 6 】

（ A ） 遊技が可能な遊技機であって、

第 1 面と第 2 面に配線パターンが形成された基板を備え、

前記基板には、第 1 電圧の信号を伝達する配線パターンが接続され、記憶手段を有するマイクロコンピュータと、第 2 電圧の信号を伝達する配線パターンが接続され、出力部品に信号出力する出力回路と、入力部品に信号入力する入力回路と、が搭載され、

30

前記第 1 面に、前記マイクロコンピュータを含む複数の電子部品が搭載され、

前記第 2 面には、電子部品が搭載されず、

前記マイクロコンピュータは、特定電源により前記記憶手段の記憶内容を保持可能であり、

前記マイクロコンピュータは第 1 グランドに接続され、前記出力回路は前記第 1 グランドと絶縁部によって隔てられた第 2 グランドに接続され、

前記特定電源を前記マイクロコンピュータへ供給する配線パターンは、

前記基板の前記第 2 面のみに形成され、

前記第 2 グランドが形成される第 2 グランド領域に接することなく、前記第 1 グランドが形成される第 1 グランド領域のみに接する領域に形成され、

前記第 2 面には、データバスを構成する配線パターンが形成され、

40

前記データバスと前記出力回路とは、スルーホールにより前記第 2 面から前記第 1 面に分岐した配線パターンにより接続され、

前記出力回路および前記入力回路には、型式を示す文字情報が記載されており、

前記出力回路と前記入力回路とは、前記文字情報の向きが異なるように、前記基板に搭載される。

手段 1 の遊技機は、

遊技が可能な遊技機であって、

第 1 面（実装面）と第 2 面（ハンダ面）に配線パターンが形成された基板（遊技制御基板）を備え、

前記第 1 面（実装面）には、記憶手段（ R A M ）を有するマイクロコンピュータ（遊技制

50

御用マイクロコンピュータ)を含む複数の電子部品が搭載され、
前記第2面(ハンダ面)には、電子部品が搭載されず、
前記マイクロコンピュータ(遊技制御用マイクロコンピュータ)は、配線パターンにより供給される特定電源(バックアップ電源(VBB))により前記記憶手段(RAM)の記憶内容を保持可能であり、
前記特定電源(バックアップ電源(VBB))を前記マイクロコンピュータ(遊技制御用マイクロコンピュータ)へ供給する配線パターン(VBB)は、前記第2面(ハンダ面)のみに形成されている
ことを特徴としている。

この特徴によれば、特定電源をマイクロコンピュータへ供給する配線パターンは、電子部品が搭載されない第2面のみに形成されているので、電子部品を迂回して形成する必要がなく、配線パターンの距離を短くできるため、外部からのノイズを受けにくく、ノイズによって記憶手段に記憶されているデータが破損してしまうことを防止できる。

【0007】

本発明の手段2の遊技機は、手段1に記載の遊技機であって、
前記基板(遊技制御基板)は、前記第1面(実装面)側が遊技に関連する遊技部品(液晶表示器や演出の制御を行う演出制御基板等)側に配置されるように取り付けられることを特徴としている。

この特徴によれば、特定電源をマイクロコンピュータへ供給する配線パターンに対する遊技部品から発せられるノイズの影響を防ぐことができる。

【0008】

本発明の手段3の遊技機は、手段1または2に記載の遊技機であって、
前記基板(遊技制御基板)は、前記第1面(実装面)側が他の遊技装置(他の遊技機)側に配置されるように取り付けられることを特徴としている。

この特徴によれば、特定電源をマイクロコンピュータへ供給する配線パターンに対する他の遊技装置から発せられるノイズの影響を防ぐことができる。

【0009】

本発明の手段4の遊技機は、手段1～3のいずれかに記載の遊技機であって、
前記第2面(ハンダ面)において前記特定電源(バックアップ電源(VBB))を前記マイクロコンピュータ(遊技制御用マイクロコンピュータ)に供給する配線パターン(VBB)が設けられる領域に対応する前記第1面(実装面)側の領域にはベタグラウンドが形成されている
ことを特徴としている。

この特徴によれば、第1面に形成されたベタグラウンドにより第1面側からのノイズを遮断することができる。

【0010】

本発明の手段5の遊技機は、手段1～4のいずれかに記載の遊技機であって、
前記特定電源(バックアップ電源(VBB))を前記マイクロコンピュータ(遊技制御用マイクロコンピュータ)に供給する配線パターン(VBB)は、他の電源を供給する配線パターン(Vcc1～3)よりも、前記第1面(実装面)側の対応する領域で信号を送信する配線パターンと交差する箇所が少ない
ことを特徴としている。

この特徴によれば、第1面側で信号を送信する配線パターンからのノイズの影響を極力防ぐことができる。

【0011】

尚、本発明は、本発明の請求項に記載された発明特定事項のみを有するものであっても良いし、本発明の請求項に記載された発明特定事項とともに該発明特定事項以外の構成を有するものであっても良い。

【図面の簡単な説明】

10

20

30

40

50

【 0 0 1 2 】

【図 1】本発明が適用された遊技機の構成を示すブロック図である。

【図 2】実施例 1 における遊技制御基板の実装面を示す図である。

【図 3】実施例 1 における遊技制御基板のハンダ面を示す図である。

【図 4】実施例 1 における遊技制御基板に入力回路及び出力回路が実装された状態の実装面を示す図である。

【図 5】実施例 1 における遊技制御基板のハンダ面に形成されたデータバスの構成を示す図である。

【図 6】実施例 1 における遊技制御基板の実装面においてデータバスから分岐した配線パターンを示す図である。

10

【図 7】実施例 1 における遊技制御基板の実装面に形成されたグランド領域の構成を示す図である。

【図 8】実施例 1 における遊技制御基板のハンダ面に形成されたグランド領域の構成を示す図である。

【図 9】実施例 1 における遊技制御基板に実装された低電圧部品と高電圧部品の接続態様を示す回路図である。

【図 10】実施例 1 における遊技制御基板の実装面に実装されたコネクタの構成を示す図である。

【図 11】実施例 1 における遊技制御基板のハンダ面に形成されたコネクタ周辺の配線パターンを示す図である。

20

【図 12】実施例 1 における遊技制御基板が基板ケースに収納された状態を示す図である。

【図 13】実施例 1 における遊技制御基板に実装された遊技制御用マイクロコンピュータへのバックアップ電源の供給に係る回路図である。

【図 14】実施例 1 における遊技制御基板のハンダ面に形成された電源供給用の配線パターンを示す図である。

【図 15】実施例 1 における遊技制御基板の実装面に形成された配線パターンとハンダ面に形成された電源供給用の配線パターンとの関係を示す図である。

【図 16】実施例 1 における遊技制御基板が遊技機に取り付けられた状況の一例を示す図である。

【図 17】実施例 1 における遊技制御基板が遊技機に取り付けられた状況の一例を示す図である。

30

【図 18】実施例 2 における遊技制御基板の実装面を示す図である。

【図 19】実施例 2 における遊技制御基板のハンダ面を示す図である。

【図 20】実施例 2 における遊技制御基板のハンダ面に遊技制御用マイクロコンピュータと入力回路及び出力回路との接続に関連して形成された配線パターンを示す図である。

【図 21】実施例 2 における遊技制御基板の実装面に遊技制御用マイクロコンピュータと入力回路及び出力回路との接続に関連して形成された配線パターンを示す図である。

【図 22】実施例 2 における遊技制御基板における遊技制御用マイクロコンピュータと入力回路及び出力回路との接続に係る回路図である。

【図 23】実施例 3 における遊技制御基板に実装される特定電子部品の構造を示す斜視図であり、(A)は、特定電子部品の上方からの斜視図であり、(B)は、特定電子部品の下方からの斜視図である。

40

【図 24】実施例 3 における遊技制御基板に特定電子部品がハンダ付けされた状態を示す断面図である。

【発明を実施するための形態】

【 0 0 1 3 】

本発明に係る遊技機を実施するための形態について説明する。

【 0 0 1 4 】

本発明の実施形態における遊技機は、遊技場等に設置されるパチンコ遊技機や、スロットマシンなどであり、特に、図 1 に示すように、遊技の制御を行う遊技制御用マイクロコ

50

ンピュータが搭載された遊技制御基板を備える。

【 0 0 1 5 】

遊技制御基板には、図 1 に示すように、各種スイッチやセンサ等の遊技の進行に応じた入力状況を検出する複数の入力部品が接続されている。入力部品は、例えば、遊技者による操作を検出する検出スイッチ、遊技球やメダル等の遊技媒体の通過を検出する検出スイッチ、リールなどの遊技に用いられる可動物の位置を特定するセンサ、遊技者の有利度等の各種設定に用いられる検出スイッチ、ドアの開放や異常等を検出する検出スイッチなどである。

【 0 0 1 6 】

また、遊技制御基板には、図 1 に示すように、これら入力部品からの入力信号を検出する入力回路が搭載されており、入力回路による入力部品からの入力信号の検出状況が特定される入力データが遊技制御用マイクロコンピュータに伝送されることで遊技制御用マイクロコンピュータによる遊技の制御に用いられる。

10

【 0 0 1 7 】

また、遊技制御基板には、図 1 に示すように、表示器や L E D、モータ、ソレノイド等の遊技の進行に応じた出力制御を行う複数の出力部品が接続されている。出力部品は、例えば、抽選結果に応じた表示を行う表示器、遊技の進行状況や遊技機の状態を表示する表示器、遊技者に対して操作態様を指示する表示器、遊技者所有の価値を表示する表示器、遊技状態を示す L E D、異常の発生を報知する L E D、リールや可変入賞装置などの遊技に用いられる可動物を動作させるモータ、ソレノイドなどである。

20

【 0 0 1 8 】

また、遊技制御基板には、図 1 に示すように、遊技制御用マイクロコンピュータから伝送される出力データに基づいて対応する出力部品に対して出力信号を出力する出力回路が設けられており、遊技制御用マイクロコンピュータは、出力回路に出力データを伝送することにより、遊技の進行に応じた出力部品の制御を行う。

【 0 0 1 9 】

また、遊技制御用マイクロコンピュータと、入力回路及び出力回路は、データバスを介して接続されており、入力回路から遊技制御用マイクロコンピュータへの入力データの伝送及び遊技制御用マイクロコンピュータから出力回路への出力データの伝送は、共用のデータバスを介して行われる。

30

【 0 0 2 0 】

また、全ての入力回路が共用のデータバスを介して接続されているのではなく、一部の入力回路は、データバスを介することなく直接遊技制御用マイクロコンピュータに接続され、共用のデータバスを介することなく入力回路から遊技制御用マイクロコンピュータへの入力データが伝送されるようになっている。

【 0 0 2 1 】

尚、出力回路については、いずれも共用のデータバスを介して接続される構成であるが、一部の出力回路が、データバスを介することなく直接遊技制御用マイクロコンピュータに接続され、共用のデータバスを介することなく遊技制御用マイクロコンピュータから出力回路へ出力データが伝送される構成でも良い。

40

【 0 0 2 2 】

また、データバスは、外部出力端子に接続されており、遊技制御用マイクロコンピュータからの出力データが外部出力信号として外部機器に対して出力されるようになっており、外部機器では、外部出力信号として出力された出力データを用いて遊技機の性能等を検査することが可能とされている。

【 0 0 2 3 】

次に、本発明の遊技機が備える遊技制御基板について以下の実施例 1 ~ 3 を用いて説明する。

【 実施例 1 】

【 0 0 2 4 】

50

実施例 1 における遊技制御基板の構造について説明する。遊技制御基板は、一方の面に電子部品が実装され、他方の面には電子部品が実装されず、電子部品が備える端子がハンダ付けされる構成であり、以下では、電子部品が実装される面を実装面と呼び、電子部品が実装されず、電子部品が備える端子がハンダ付けされる面をハンダ面と呼ぶ。

【 0 0 2 5 】

図 2 は、本実施例における遊技制御基板の実装面を示す図であり、図 3 は、本実施例における遊技制御基板のハンダ面を示す図である。

図 2 及び図 3 に示すように、遊技制御基板は、縦方向に延びる一对の短辺と横方向に延びる一对の長辺とからなる長形状であり、絶縁性を有するプリント板によって構成される。また、遊技制御基板には、実装面とハンダ面を貫通するスルーホールが複数形成されているとともに、遊技制御基板の実装面及びハンダ面には、スルーホールを適宜連結するように導電体で構成された複数の配線パターンが形成されている。また、遊技制御基板の実装面及びハンダ面の配線パターンが形成されていない領域には、絶縁体で構成された絶縁領域及び導電体で形成され、グラウンドを構成するグラウンド領域が形成されている。グラウンド領域は、遊技制御基板の実装面及びハンダ面において配線パターン及び絶縁領域が形成された領域以外のほぼ全域にわたって形成されたベタグラウンドである。

【 0 0 2 6 】

図 2 に示すように、実装面には、縦方向に延びる配線パターンが横方向に延びる配線パターンの割合よりも多く配置されており、一方、図 3 に示すように、ハンダ面には、横方向に延びる配線パターンが縦方向に延びる配線パターンの割合よりも多く配置されている。このため、縦方向に延びる配線パターンが実装面に集約され、横方向に延びる配線パターンがハンダ面に集約されることとなり、縦方向に延びる配線パターンと横方向に延びる配線パターンが交差する場合に配線パターンを迂回する等の設計を極力減らせるようになっている。

【 0 0 2 7 】

また、図 3 に示すように、ハンダ面に配置された配線パターンは、長辺と同じ横方向に延びる配線が多いため、実装面に配置された配線パターンよりも配線パターンの距離が長くなるものが多いが、前述のように、電子部品は実装面にのみ実装され、ハンダ面には実装されることがなく、ハンダ面に配置された比較的距離の長い配線パターンが電子部品によって阻害されることが回避されている。

【 0 0 2 8 】

また、ハンダ面に形成された配線パターンを分岐させる際に、分岐先の配線パターンのうち一方はハンダ面に形成され、他方はスルーホールを通じて実装面に形成されるようになり、分岐先の一方の配線パターンを迂回させたり、分岐先の一方の配線パターンと他方の配線パターンとを同一面で交差させたりすることなく分岐されるようになっている。

【 0 0 2 9 】

図 4 は、本実施例における遊技制御基板に入力回路及び出力回路が実装された状態の実装面を示す図である。

【 0 0 3 0 】

図 4 に示すように、遊技制御基板の実装面には、前述した遊技制御用マイクロコンピュータや入力回路、出力回路等の電子部品が実装されている。これらの電子部品は、一の方に並ぶ複数の端子からなる端子列が一行または複数列を備える電子部品を含む。そして、これらの端子列を備える電子部品は、その多くが、遊技制御基板の長辺に沿って、すなわち横方向に並ぶように配置されている。前述のように、実装面では、縦方向に延びる配線パターンの割合が多く、端子列を備える電子部品は、多くの場合、遊技制御基板の長辺にそって、すなわち横方向に並ぶように配置されることで、縦方向に延びる配線パターンの方向を変えることなく、そのまま横方向に並ぶ端子列に接続させることができるようになっている。

【 0 0 3 1 】

また、端子列を備える電子部品のうち入力回路及び出力回路は、図4に示すように、長方形形状に形成されるとともに、短辺側の一方に凹状の切欠が設けられるとともに、表面に型番が印字されており、切欠の向きと型番の印字方向により部品の向きが特定できるようになっている。そして、図4に示すように、入力回路は、図4中において切欠が左側となり、かつ型番の印字方向が左から右に向かう方向となるように配置される一方、出力回路は、図4中において切欠が右向きとなり、かつ型番の印字方向が右から左に向かう方向となるように配置されており、これらの電子部品が切欠の位置及び型番の印字方向によって入力回路であるか、出力回路であるか、が特定可能とされている。

【0032】

図5は、本実施例における遊技制御基板のハンダ面に形成されたデータバスの構成を示す図であり、図6は、本実施例における遊技制御基板の実装面においてデータバスから分岐した配線パターンを示す図である。

10

【0033】

遊技制御基板には、前述のように入力回路から遊技制御用マイクロコンピュータへの入力データの伝送及び遊技制御用マイクロコンピュータから出力回路への出力データの伝送に共用されるデータバスが形成されている。本実施例の遊技制御基板に形成されたデータバスは、ハンダ面に形成された横方向に延びる8本の配線パターンにて構成されており、図5に示すように、遊技制御基板の左側に実装された遊技制御用マイクロコンピュータの端子が接続されるスルーホールから右側に向けて横方向に延びるように形成された8本の配線パターンからなる。データバスと入力回路、出力回路等の電子部品とは、図6に示すように、スルーホールを通して実装面側に分岐し、上下方向に向けて縦方向に延びるように形成された配線パターンにより接続される。

20

【0034】

このように遊技制御用マイクロコンピュータと横方向に離れた入力回路、出力回路等の電子部品とをデータバスを介して接続する場合に、まず、遊技制御用マイクロコンピュータの端子が横方向に延びるハンダ面のデータバスに接続され、電子部品が実装される位置でスルーホールを通して電子部品に向けて縦方向に延びる実装面側の配線パターンに分岐し、電子部品と接続されることとなる。このため、データバスから分岐した配線パターンを迂回する必要がなく、遊技制御用マイクロコンピュータと横方向に離れた電子部品とを効率良く接続することができる。また、データバスを構成する配線パターンが、電子部品が実装されないハンダ面に形成されるので、データバスへの電子部品からのノイズの影響を受け難く、さらに、データバスと電子部品とは、スルーホールを通して実装面側に分岐した配線パターンにより接続されるので、実装面側の配線パターンが短くなり、この間の電子部品からのノイズの影響も受け難いようになっている。

30

【0035】

図5に示すように、データバスを構成する横方向に延びる配線パターンは、一直線上に形成されるのではなく、横方向に延びる複数の配線パターンに分割して形成されている。分割されたそれぞれの配線パターンの長さ(L1~L8)は、データバスにおいてデータを伝送する際のバスクロック(データバスでデータを伝送する際に用いる周波数)に応じて共振が最大となるアンテナ長((バスクロック)/2)よりも短く形成されている。このため、データバスを構成する配線パターンがバスクロックに対応するアンテナ長となって、共振により意図しない電波を発してしまうことが防止されるようになっている。さらに、バスクロックに対応するアンテナ長の1/2の長さとなった場合にも、基板の表面に反射して強い共振が発生してしまうことがあるため、分割されたそれぞれの配線パターンの長さ(L1~L8)は、バスクロックに応じて共振が最大となるアンテナ長の1/2とならない長さに形成されており、基板の表面に反射することにより強い共振が発生してしまい、電波を発してしまうことも防止されるようになっている。

40

【0036】

また、バスクロックは、実装される遊技制御用マイクロコンピュータや発振器によって異なるが、分割されたそれぞれの配線パターンの長さ(L1~L8)は、そのうち想定さ

50

れる最大周波数となるバスクロックに応じて共振が最大となるアンテナ長よりも短く、さらに最大周波数となるバスクロックに応じて共振が最大となるアンテナ長の $1/2$ とならない長さとなるように形成されている。このため、想定される最大周波数未満のバスクロックでデータが伝送される場合でも、意図しない電波を発生してしまうことが防止されるようになっている。

【0037】

図5に示すように、データバスを構成する複数に分割された横方向の配線パターン同士は、斜め右方向または斜め左方向、すなわち複数に分割された横方向の配線パターンの方向とは異なる方向に延びる配線パターンを挟んで接続されている。また、複数に分割された横方向の配線パターンと斜め右方向または斜め左方向の配線パターンとは、鈍角に屈曲して接続されている。このため、配線パターンの屈曲部分から意図しない電波を発してしまうことが防止される。

10

【0038】

また、図5に示すように、複数に分割された横方向の配線パターン同士を接続する斜め方向の配線パターン上に設けられたスルーホール（図5に示すA～F）を通して実装面側の配線パターン（図6に示すA～Fに接続される配線パターン）に分岐するようになっており、複数に分割された横方向の配線パターン同士を接続する斜め方向の配線パターンを利用してデータバスを構成する配線パターンが分岐されるようになっている。

【0039】

尚、実施例1における遊技制御基板では、横方向の配線パターンの長さを共振が最大となるアンテナ長よりも短くするために、横方向の配線パターンを複数の配線パターンに分割するとともに、複数に分割された横方向の配線パターン同士を同じハンダ面上に形成された斜め方向の配線パターンにより接続する構成であるが、複数に分割された横方向の配線パターン同士を実装面側に形成された配線パターンにより接続する構成、すなわち横方向の配線パターンの長さを共振が最大となるアンテナ長よりも短くなるように、横方向の配線パターンをハンダ面と実装面に交互に形成する構成としても良い。このような構成においては、横方向の配線パターンがハンダ面または実装面から他方の面に切り替わる箇所で分岐させることが好ましく、このような構成とすることで、分岐後の配線パターンを迂回したり、同一面上で交差させることなくデータバスを構成する配線パターンを分岐させることが可能となる。

20

30

【0040】

図7は、本実施例における遊技制御基板の実装面に形成されたグランド領域の構成を示す図であり、図8は、本実施例における遊技制御基板のハンダ面に形成されたグランド領域の構成を示す図である。

【0041】

図7及び図8に示すように、遊技制御基板の実装面及びハンダ面において配線パターン及び絶縁領域が形成された領域以外のほぼ全域にわたってグランド領域が形成されている。遊技制御基板に形成されたグランド領域は、絶縁領域を介して電氣的に隔てられた第1グランド領域と第2グランド領域とから構成される。実装面及びハンダ面のいずれにおいても、第1グランド領域は遊技制御基板の左側の領域に形成され、第2グランド領域は遊技制御基板の右側の領域に形成される。

40

【0042】

また、図7に示すように、遊技制御用マイクロコンピュータや入力回路、出力回路等、低電圧（本実施例では、 $V_{CC} (+5V)$ ）の信号が伝達される配線パターンが接続される電子部品（低電圧部品）は第1グランド領域が形成された左側の領域に実装され、低電圧部品のグランド端子は第1グランド領域に接続される。一方、モータやソレノイド等を動作させるための駆動回路等、高電圧（本実施例では、 $V_{LD} (+24V)$ ）の信号が伝達される配線パターンが接続される電子部品（高電圧部品）は第2グランド領域が形成された右側の領域に実装され、高電圧部品のグランド端子は、第2グランド領域に接続される。このため、グランド領域を介して高電圧部品から低電圧部品に意図しない電流が逆流

50

してしまうことが防止される。また、第 1 グランド領域と第 2 グランド領域が遊技制御基板の対向する辺側にそれぞれ形成されているので、一時的に電位差が生じても互いに干渉することが防止される。

【 0 0 4 3 】

また、図 9 に示すように、第 1 グランド領域と第 2 グランド領域との間には、コンデンサが設けられているため、このコンデンサによって第 1 グランド領域と第 2 グランド領域との間に一時的に電位差が生じても一方のグランド領域から他方のグランド領域に電流が流れてしまうことが防止される。

【 0 0 4 4 】

また、図 7 及び図 8 に示すように、実装面及びハンダ面には、第 1 グランド領域と第 2 グランド領域との間に配線パターンが形成されない絶縁領域が形成され、第 1 グランド領域と第 2 グランド領域が電氣的に隔てられるようになっている。さらに、実装面における第 1 グランド領域及び第 2 グランド領域と、ハンダ面における第 1 グランド領域及び第 2 グランド領域と、が重なるように形成されているとともに、実装面において第 1 グランド領域と第 2 グランド領域を隔てる絶縁領域と、ハンダ面において第 1 グランド領域と第 2 グランド領域を隔てる絶縁領域も重なるように形成されているため、実装面及びハンダ面の一方の面から他方の面に対して一時的に電位差が生じても互いに干渉することが防止されるようになっている。

【 0 0 4 5 】

図 1 0 は、本実施例における遊技制御基板の実装面に実装されたコネクタの構成を示す図であり、図 1 1 は、本実施例における遊技制御基板のハンダ面に形成されたコネクタ周辺の配線パターンを示す図であり、図 1 2 は、本実施例における遊技制御基板が基板ケースに収納された状態を示す図である。

【 0 0 4 6 】

図 1 0 に示すように、遊技制御基板には、実装面の下辺寄りに、遊技制御基板外部からの配線を接続するための複数のコネクタ C N 1 ~ C N 7 が実装されている。遊技制御基板からの配線には、抽選の契機となる信号、抽選確率等の遊技者にとっての有利度を規定する設定値を変更可能な状態へ移行させるための信号、設定値を変更するための信号、遊技者にとって有利な情報を外部の表示器に表示させる信号等、遊技の有利度に関連する信号が入力または出力される配線、エラーの解除操作の検出信号が入力される配線、バックアップ電源の供給ラインとしての配線が含まれる。

【 0 0 4 7 】

図 1 0 に示すように、コネクタ C N 1 ~ C N 7 に設けられた端子は、実装面、すなわちコネクタ C N 1 ~ C N 7 が実装された側の面に形成された配線パターンには直接接続されず、図 1 1 に示すように、ハンダ面、すなわちコネクタ C N 1 ~ C N 7 が実装された面とは反対側の面に形成された配線パターンに接続される。一方、図 1 0 に示すように、実装面におけるコネクタ C N 1 ~ C N 7 の実装部分の周辺には、配線パターンは形成されておらず、その周辺には、コネクタナンバ等のコネクタに関する情報が印字されている。尚、コネクタ C N 1 ~ C N 7 の実装部分の周辺に印字される情報は、コネクタナンバに限らず、端子の数やコネクタの方向、接続先に関する情報等が印字される構成でも良い。

【 0 0 4 8 】

図 1 1 に示すように、ハンダ面においてコネクタ C N 1 ~ C N 7 に設けられた端子と接続された配線パターンは、端子と接続された側とは反対側の端部においてスルーホールを通して実装面の配線パターンに接続される。特に、図 1 0 及び図 1 1 に示す a ~ h のスルーホールは、電子部品の端子が接続されるスルーホールであり、コネクタ C N 1 ~ C N 7 に設けられた端子と接続された配線パターンが最初に電子部品に接続される箇所設けられている。このため、電子部品へ接続するためのスルーホールを利用してハンダ面から実装面の配線パターンに接続させることができる。

【 0 0 4 9 】

図 1 2 (A) (B) に示すように、遊技制御基板は、基板ケースに収納された状態で遊

10

20

30

40

50

技機に取り付けられる。基板ケースは、ワンウェイネジ、封印シールまたは溶着等により封止可能とされており、一度封止されると、痕跡を残すことなく開放することが困難な構成である。このため、遊技制御基板を基板ケースに収納した状態で遊技機に取り付けることで、遊技制御基板に対する不正が防止される構造となっている。

【 0 0 5 0 】

また、図 1 2 (A) (B) に示すように、基板ケースには、遊技制御基板を収納した状態においてコネクタ C N 1 ~ C N 7 周辺の領域を被覆する被覆部が設けられている。一方、図 1 0 に示すように、遊技制御基板の実装面のうち基板ケースの被覆部によって被覆される領域には、配線パターンが形成されず、当該領域を避けて配線パターンが形成されている。被覆部には、コネクタ C N 1 ~ C N 7 とほぼ同形の挿通孔が設けられており、これら挿通孔を通してコネクタ C N 1 ~ C N 7 が外部に露呈し、外部からの配線を接続可能とされている。

10

【 0 0 5 1 】

このように基板ケースに遊技制御基板を収納した場合でも、コネクタ C N 1 ~ C N 7 を外部からの配線と接続するため、コネクタ C N 1 ~ C N 7 の周囲に若干の隙間が生じることとなるが、コネクタ C N 1 ~ C N 7 に設けられた端子は、実装面、すなわちコネクタ C N 1 ~ C N 7 が実装された側の面に形成された配線パターンには直接接続されず、ハンダ面、すなわちコネクタ C N 1 ~ C N 7 が実装された面とは反対側の面に形成された配線パターンに接続されるようになっており、基板ケースよりコネクタ C N 1 ~ C N 7 が露呈する部分の周囲からコネクタ C N 1 ~ C N 7 の端子に接続される配線パターンを短絡させたり断線されたりする不正行為が防止されるようになっている。

20

【 0 0 5 2 】

また、実装面におけるコネクタ C N 1 ~ C N 7 の実装部分の周辺は基板ケースの被覆部によって被覆されるとともに、被覆部により被覆される領域には、コネクタ C N 1 ~ C N 7 に設けられた端子に接続される配線パターンを含むいずれの配線パターンも形成されず、コネクタ C N 1 ~ C N 7 に設けられた端子に接続された配線パターンは、被覆部以外の領域で実装面の配線パターンに接続されるようになっており、基板ケースよりコネクタ C N 1 ~ C N 7 が露呈する部分の周囲からコネクタ C N 1 ~ C N 7 の端子に接続される配線パターンを短絡させたり断線されたりする不正行為が確実に防止されるようになっている。

30

【 0 0 5 3 】

図 1 3 は、本実施例における遊技制御基板に実装された遊技制御用マイクロコンピュータへのバックアップ電源の供給に係る回路図である。

【 0 0 5 4 】

図 1 3 に示すように、V c c (+ 5 V) は、電源基板にて生成されるとともに、遊技制御基板に搭載された遊技制御用マイクロコンピュータの電源入力端子 V c c に接続される。また、V c c (+ 5 V) は、電源基板において遊技制御用マイクロコンピュータに供給されるラインと分岐し、逆流防止用ダイオードを介して充電用コンデンサに接続されており、逆流防止用ダイオードと充電用コンデンサとの間で分岐したラインが遊技制御用マイクロコンピュータのバックアップ電源入力端子 V B B に接続される。

40

【 0 0 5 5 】

電力が供給されている間は、V c c (+ 5 V) が遊技制御用マイクロコンピュータの駆動用電源として供給されるとともに、充電用コンデンサに充電される。一方、電力の供給が停止した場合には、V c c (+ 5 V) の供給が停止することで、充電用コンデンサに充電されたバックアップ電源 V B B が遊技制御用マイクロコンピュータに供給されるようになっており、遊技制御用マイクロコンピュータは、バックアップ電源 V B B の供給を受けることで、遊技制御用マイクロコンピュータが備える R A M に格納されたデータが保持されるようになっている。尚、本実施例では、バックアップ電源が、遊技制御基板外の電源基板から供給される構成であるが、遊技制御基板内に設けられた回路から供給される構成でも良い。

50

【 0 0 5 6 】

図 1 4 は、本実施例における遊技制御基板のハンダ面に形成された電源供給用の配線パターンを示す図であり、図 1 5 は、本実施例における遊技制御基板の実装面に形成された配線パターンとハンダ面に形成された電源供給用の配線パターンとの関係を示す図である。

【 0 0 5 7 】

図 1 4 に示すように、遊技制御基板のハンダ面には、電源供給用ラインを構成する配線パターンとして、通常電源を供給する配線パターン $V_{cc}1 \sim 3$ と、バックアップ電源を供給する配線パターン V_{BB} と、が形成されている。配線パターン $V_{cc}1 \sim 3$ は、図 1 4 及び図 1 5 に示すように、ハンダ面に形成された配線パターンと実装面に形成された配線パターンとによって構成され、遊技制御基板に実装された電子部品に接続される。一方、配線パターン V_{BB} は、図 1 4 に示すように、ハンダ面に形成された配線パターンのみから構成される。すなわち配線パターン V_{BB} は、実装面に形成された配線パターンと接続されることなく、ハンダ面に形成された配線パターンのみを通して遊技制御用マイクロコンピュータのバックアップ電源入力端子 V_{BB} に接続される。すなわち、電源基板からのバックアップ電源 V_{BB} が供給される配線パターン V_{BB} はハンダ面のみに形成されている。このため、バックアップ電源 V_{BB} が供給される配線パターン V_{BB} は、実装面に実装された電子部品を迂回する必要がなく、遊技制御用マイクロコンピュータまでの配線パターンの距離を短くできるため、外部からのノイズを受けにくく、ノイズによって RAM に記憶されているデータが破損してしまうことが防止されるようになっている。

【 0 0 5 8 】

また、図 1 5 に示すように、実装面において、ハンダ面側に配線パターン V_{BB} が形成された部分には、ベタグラウンドが形成されている。このため、実装面に形成されたベタグラウンドによってノイズが遮断されることで、ハンダ面側の配線パターン V_{BB} がノイズの影響を受けにくいようになっている。また、図 1 5 に示すように、ハンダ面に形成された配線パターンのうち、バックアップ電源を供給する配線パターン V_{BB} の方が、通常電源を供給する配線パターン $V_{cc}1 \sim 3$ よりも、実装面側の対応する領域において実装面側に形成された配線パターン、特に信号の伝送に用いられる配線パターンと交差する箇所が少なくなる位置に形成されている。このため、実装面側に形成された信号の伝送に用いられる配線パターンからのバックアップ電源が供給される配線パターン V_{BB} に対するノイズの影響が極力抑えられるようになっている。

【 0 0 5 9 】

尚、本実施例では、ハンダ面に形成された配線パターンのうち、バックアップ電源を供給する配線パターン V_{BB} の方が、通常電源を供給する配線パターン $V_{cc}1 \sim 3$ よりも、実装面側の対応する領域において実装面側に形成された信号の伝送に用いられる配線パターンと交差する箇所が少なくなる位置に形成される構成であるが、ハンダ面に形成された配線パターンのうち、抽選の契機となる信号等、遊技者の利益に関わる信号が伝送される配線パターンの方が、出力部品の制御を行う信号等、直接遊技者の履歴に関わらない信号が伝送される配線パターンよりも、実装面側の対応する領域において実装面側に形成された信号の伝送に用いられる配線パターンと交差する箇所が少なくなる位置に形成される構成とすることで、実装面側に形成された信号の伝送に用いられる配線パターンからの遊技者の利益に関わる信号が伝送される配線パターンに対するノイズの影響が極力抑えられる。

【 0 0 6 0 】

また、ハンダ面に形成された配線パターンのうち、遊技制御用マイクロコンピュータに対するリセット信号が伝送される配線パターンや遊技制御用マイクロコンピュータに対して動作クロックを与える配線パターン等の比較的重要度の高い信号が伝送される配線パターンの方が、その他の信号が伝送される配線パターンよりも、実装面側の対応する領域において実装面側に形成された信号の伝送に用いられる配線パターンと交差する箇所が少なくなる位置に形成される構成とすることで、実装面側に形成された信号の伝送に用いられ

る配線パターンからの比較的重要度の高い信号が伝送される配線パターンに対するノイズの影響が極力抑えられる。

【 0 0 6 1 】

図 1 6 は、遊技制御基板をスロットマシンに取り付けた状況の一例を示す図である。スロットマシンには、液晶表示器や演出の制御を行う演出制御基板、複数のリールからなるリールユニット、メダルの払出を行うホッパーユニット等の遊技に関連する遊技部品が搭載されている。そして、遊技制御基板をスロットマシンに取り付ける場合には、遊技制御基板は、実装面側、すなわちバックアップ電源が供給される配線パターン V B B が形成されたハンダ面とは反対側の面が遊技部品側に配置されるように取り付けられる。このような構成とすることで、バックアップ電源が供給される配線パターン V B B に対する遊技部品から発せられるノイズの影響が抑えられる。

10

【 0 0 6 2 】

図 1 7 は、遊技制御基板をパチンコ遊技機に取り付けた状況の一例を示す図である。パチンコ遊技機は、遊技場に設置される際に、他のパチンコ遊技機等の他の遊技装置と、背面同士が向き合う態様で設置されることが多い。そして、遊技制御基板をパチンコ遊技機に取り付ける場合には、遊技制御基板は、実装面側、すなわちバックアップ電源が供給される配線パターン V B B が形成されたハンダ面とは反対側の面が他の遊技装置側に配置されるように取り付けられる。このような構成とすることで、バックアップ電源が供給される配線パターン V B B に対する他の遊技装置から発せられるノイズの影響が抑えられる。

【 0 0 6 3 】

20

[作用効果 1]

本実施例の遊技制御基板は、実装面とハンダ面の双方に配線パターンが形成されるとともに、実装面に形成される配線パターンは、第 1 方向（上下方向）に延びる配線パターンの割合が第 1 方向と異なる第 2 方向（左右方向）に延びる配線パターンの割合よりも多く、ハンダ面に形成される配線パターンは、第 2 方向（左右方向）に延びる配線パターンの割合が第 1 方向（上下方向）に延びる配線パターンの割合よりも多いことを特徴としている。このような構成によれば、第 1 方向（上下方向）に延びる配線パターンが実装面に集約され、第 2 方向（左右方向）に延びる配線パターンがハンダ面に集約されることで、第 1 方向（上下方向）に延びる配線パターンと第 2 方向（左右方向）に延びる配線パターンが交差する場合に配線パターンを迂回する等の設計を極力減らすことができる。

30

【 0 0 6 4 】

本実施例の遊技制御基板は、第 1 方向（上下方向）に延びる 1 対の辺（左辺及び右辺）と第 2 方向（左右方向）に延びる 1 対の辺（上辺及び下辺）とからなる四角形状であることを特徴としている。このような構成によれば、遊技制御基板の形状に沿って配線パターンを無駄なく形成することができる。

【 0 0 6 5 】

本実施例の遊技制御基板は、複数の端子からなる端子列を備える電子部品が、端子列が第 2 方向（左右方向）に並ぶように配置されることを特徴としている。このような構成によれば、第 1 方向（左右方向）に延びる配線パターンをそのまま電子部品に接続することができる。

40

【 0 0 6 6 】

本実施例の遊技制御基板は、第 1 方向（上下方向）に延びる 1 対の短辺（左辺及び右辺）と前記第 2 方向（左右方向）に延びる 1 対の長辺（上辺及び下辺）とからなる長方形形状であり、実装面のみに電子部品が実装され、ハンダ面には電子部品が実装されないことを特徴としている。このような構成によれば、ハンダ面において距離が長くなり得る第 2 方向（左右方向）の配線パターンを電子部品によって阻害されることなく形成することができる。

【 0 0 6 7 】

本実施例の遊技制御基板は、配線パターンが、1 の配線パターンから 2 の配線パターンに分岐する配線パターンを含み、分岐先の 2 の配線パターンのうち一方の配線パターンは

50

実装面に形成され、他方の配線パターンはハンダ面に形成されることを特徴としている。このような構成によれば、分岐先の一方の配線パターンを迂回させたり、分岐先の一方の配線パターンと他方の配線パターンとを同一面で交差させたりする必要がなく、好適に配線パターンを形成することができる。

【0068】

[作用効果2]

本実施例の遊技制御基板は、特定方向（左右方向）に離れた第1端子（遊技制御用マイクロコンピュータの端子）と第2端子（入力回路、出力回路の端子）を接続し、特定信号（入力データ、出力データ）の送信に用いられる特定配線パターン（データバス）が形成され、特定配線パターン（データバス）は、特定方向（左右方向）に延びる直線の配線パターンからなる複数の配線パターンに分割して形成され、特定方向（左右方向）に延びる直線の配線パターンが各々特定信号（入力データ、出力データ）の周波数（バスクロック）に応じたアンテナ長である特定長さ（ $\lambda/2$ ）よりも短く形成されることを特徴としている。このような構成によれば、特定配線パターン（データバス）が特定方向（左右方向）に延びる直線の配線パターンからなる複数の配線パターンに分割して形成され、特定方向（左右方向）に延びる直線の配線パターンは各々特定信号（入力データ、出力データ）の周波数（バスクロック）に応じたアンテナ長である特定長さ（ $\lambda/2$ ）よりも短く形成されることで、特定配線パターン（データバス）が特定信号（入力データ、出力データ）の周波数（バスクロック）に応じたアンテナ長となることを防止し、意図しない電波を発してしまうことを防止できる。

【0069】

本実施例の遊技制御基板は、特定方向（左右方向）に延びる直線の配線パターン同士が、特定方向（左右方向）と異なる方向（斜め方向）に延びる配線パターンにより接続されることを特徴としている。このような構成によれば、特定配線パターン（データバス）を簡単な構造で特定方向（左右方向）に延びる直線の配線パターンに分割することができる。

【0070】

尚、本実施例の遊技制御基板は、特定方向（左右方向）に延びる直線の配線パターン同士が、特定方向（左右方向）と異なる方向（斜め方向）に延びる配線パターンにより接続される構成であるが、実装面とハンダ面に配線パターンが形成され、特定方向（左右方向）に延びる直線の配線パターンが、実装面とハンダ面に交互に形成される構成としても良い。このような構成においても、特定配線パターン（データバス）を簡単な構造で特定方向（左右方向）に延びる直線の配線パターンに分割することができる。

【0071】

本実施例の遊技制御基板は、特定配線パターン（データバス）が、特定方向（左右方向）に延びる一の配線パターンと他の配線パターンとの間で特定配線パターン（データバス）とは異なる配線パターンに分岐することを特徴としている。このような構成によれば、特定方向に延びる一の配線パターンと他の配線パターンとの間を利用して特定配線パターン（データバス）を好適に分岐させることができる。

【0072】

本実施例の遊技制御基板は、特定方向（左右方向）に延びる直線の配線パターンが各々特定信号（入力データ、出力データ）の最大周波数（バスクロックとして想定される最大周波数）に応じたアンテナ長である特定長さ（ $\lambda/2$ ）よりも短く形成されることを特徴としている。このような構成によれば、特定方向（左右方向）に延びる直線の配線パターンの長さが、特定信号（入力データ、出力データ）の最大周波数に対応するアンテナ長よりも短いので、最大周波数以下で信号が送信されても意図しない電波を発してしまうことを防止できる。

【0073】

本実施例の遊技制御基板は、特定方向に延びる直線の配線パターンが、特定信号（入力データ、出力データ）の周波数（バスクロック）に応じたアンテナ長である特定長さ（

／２）の１／２（　／４）とならない長さであることを特徴としている。このような構成によれば、特定方向（左右方向）に延びる直線の配線パターンが特定長さ（　／２）の１／２となり、基板の表面からの反射によって強い共振が発生してしまうことがないので、意図しない電波を発してしまうことを防止できる。

【００７４】

〔作用効果３〕

本実施例の遊技制御基板は、第１電圧（ $V_{cc} (+5V)$ ）の信号が伝達される配線パターンが接続される第１電子部品（低電圧部品）と、第２電圧（ $V_{DL} (+24V)$ ）の信号が伝達される配線パターンが接続される第２電子部品（高電圧部品）と、が実装され、第１電子部品（低電圧部品）は第１グランド領域に接続され、第２電子部品（高電圧部品）は第１グランド領域と絶縁部によって隔てられた第２グランド領域に接続されることを特徴としている。このような構成によれば、第１電圧（ $V_{cc} (+5V)$ ）の信号が伝達される配線パターンが接続される第１電子部品（低電圧部品）は第１グランド領域に接続され、第２電圧（ $V_{DL} (+24V)$ ）の信号が伝達される配線パターンが接続される第２電子部品（高電圧部品）は第１グランド領域と絶縁部（絶縁領域）によって隔てられた第２グランド領域に接続されるので、グランドを介して意図しない電流が逆流してしまうことを防止できる。

【００７５】

尚、本実施例の遊技制御基板は、第１電圧（ $V_{cc} (+5V)$ ）の信号が伝達される配線パターンが接続される第１電子部品（低電圧部品）が第１グランド領域に接続され、第２電圧（ $V_{DL} (+24V)$ ）の信号が伝達される配線パターンが接続される第２電子部品（高電圧部品）が第１グランド領域と絶縁部によって隔てられた第２グランド領域に接続される構成であるが、第１電子部品と、第２電子部品と、で接続される配線パターンを流れる電流差が大きい構成において、第１電子部品が第１グランド領域に接続され、第２電子部品が第１グランド領域と絶縁部によって隔てられた第２グランド領域に接続される構成としても良く、このような構成とすることで、第１電子部品と、第２電子部品と、で接続される配線パターンを流れる電流差が大きい場合でも、第１電子部品は第１グランド領域に接続され、第２電子部品は第２グランド領域に接続されるので、グランドを介して意図しない電流が逆流してしまうことを防止できる。

【００７６】

本実施例の遊技制御基板は、第１グランド領域と第２グランド領域の間にコンデンサが設けられていることを特徴としている。このような構成によれば、コンデンサによって第１グランド領域と第２グランド領域との間に一時的に電位差が生じても一方のグランド領域から他方のグランド領域に電流が流れてしまうことを防止できる。

【００７７】

本実施例の遊技制御基板は、一辺側（左側）に第１グランド領域が形成され、一辺に対向する他辺側（右側）に第２グランド領域が形成され、第１電子部品（低電圧部品）は第１グランド領域に実装され、第２電子部品（高電圧部品）は第２グランド領域に実装されることを特徴としている。このような構成によれば、第１グランド領域と第２グランド領域が遊技制御基板の対向する辺側にそれぞれ形成されているので、一時的に電位差が生じて互いに干渉することを防止できる。

【００７８】

本実施例の遊技制御基板は、実装面及びハンダ面の双方に、第１グランド領域と第２グランド領域との間に配線パターンが形成されない非配線パターン領域（絶縁領域）が形成されていることを特徴としている。このような構成によれば、第１グランド領域と第２グランド領域の間の絶縁性を高めることができる。

【００７９】

尚、本実施例の遊技制御基板は、実装面及びハンダ面の双方に、第１グランド領域と第２グランド領域との間に非配線パターン領域（絶縁領域）が形成される構成であるが、少なくとも実装面及びハンダ面のうち少なくとも一方の面に、第１グランド領域と第２グラ

10

20

30

40

50

ンド領域との間に非配線パターン領域（絶縁領域）が形成される構成であっても、第１グラウンド領域と第２グラウンド領域の間の絶縁性を高めることができる。

【００８０】

本実施例の遊技制御基板は、実装面における第１グラウンド領域及び第２グラウンド領域と、ハンダ面における第１グラウンド領域及び第２グラウンド領域と、はそれぞれ対応する領域に形成されており、実装面の非配線パターン領域（絶縁領域）とハンダ面の非配線パターン領域（絶縁領域）も対応する領域に形成されていることを特徴としている。このような構成によれば、実装面及びハンダ面の一方の面から他方の面に対して一時的に電位差が生じて互いに干渉することを防止できる。

【００８１】

[作用効果４]

本実施例の遊技制御基板は、基板ケースに収納された状態で遊技機に取り付けられ、実装面には遊技制御基板外部からの配線を取り付けるためのコネクタ（コネクタＣＮ１～ＣＮ７）が実装され、コネクタ（コネクタＣＮ１～ＣＮ７）の端子はハンダ面に形成された配線パターンと接続されることを特徴としている。このような構成によれば、コネクタ（コネクタＣＮ１～ＣＮ７）の端子がコネクタ（コネクタＣＮ１～ＣＮ７）が実装された実装面ではなく、反対側のハンダ面に形成された配線パターンと接続されるので、基板ケースよりコネクタ（コネクタＣＮ１～ＣＮ７）が露呈する部分の周囲からコネクタ（コネクタＣＮ１～ＣＮ７）の端子に接続される配線パターンを短絡させたり断線されたりする不正行為を防止することができる。

【００８２】

本実施例の遊技制御基板は、コネクタ（コネクタＣＮ１～ＣＮ７）に接続される配線が、遊技の有利度に関連する配線（設定値を変更可能な状態へ移行させるための信号、設定値を変更するための信号、遊技者にとって有利な情報を外部の表示器に表示させる信号等が入力または出力される配線）を含むことを特徴としている。このような構成によれば、遊技の有利度に関連する不正行為を防止できる。

【００８３】

本実施例の遊技制御基板は、実装面におけるコネクタ（コネクタＣＮ１～ＣＮ７）の実装部分の周辺には当該コネクタ（コネクタＣＮ１～ＣＮ７）に関する情報（コネクタナンバ）が表示されることを特徴としている。このような構成によれば、コネクタ（コネクタＣＮ１～ＣＮ７）の端子はハンダ面に形成された配線パターンに接続され、実装面においてコネクタ（コネクタＣＮ１～ＣＮ７）の実装部分の周辺には配線パターンが形成されないため、この部分にコネクタ（コネクタＣＮ１～ＣＮ７）に関する情報（コネクタナンバ）を表示することで、実装面における配線パターンが形成されない部分を有効に利用することができる。

【００８４】

本実施例の遊技制御基板は、基板ケースが、コネクタ（コネクタＣＮ１～ＣＮ７）周辺の領域を被覆する被覆部を備えており、コネクタ（コネクタＣＮ１～ＣＮ７）の端子に接続される配線パターンは、被覆部に被覆されている領域においてハンダ面に形成されることを特徴としている。このような構成によれば、コネクタ（コネクタＣＮ１～ＣＮ７）周辺部においてもコネクタ（コネクタＣＮ１～ＣＮ７）の端子に接続される配線パターンが実装面に形成されることがないので、基板ケースよりコネクタ（コネクタＣＮ１～ＣＮ７）が露呈する部分の周囲からコネクタ（コネクタＣＮ１～ＣＮ７）の端子に接続される配線パターンを短絡させたり断線されたりする不正行為を確実に防止することができる。

【００８５】

本実施例の遊技制御基板は、コネクタ（コネクタＣＮ１～ＣＮ７）の端子に接続される配線パターンが、最初に電子部品に接続される箇所を実装面の配線パターンに接続されることを特徴としている。このような構成によれば、電子部品へ接続するためのスルーホールを利用して実装面の配線パターンに接続させることができる。

【００８６】

10

20

30

40

50

〔作用効果 5〕

本実施例の遊技制御基板は、実装面には、記憶手段（ＲＡＭ）を有する遊技制御用マイクロコンピュータを含む複数の電子部品が搭載され、ハンダ面には、電子部品が搭載されず、遊技制御用マイクロコンピュータは、配線パターンにより供給される特定電源（バックアップ電源（ＶＢＢ））により記憶手段（ＲＡＭ）の記憶内容を保持可能であり、特定電源（バックアップ電源（ＶＢＢ））を遊技制御用マイクロコンピュータへ供給する配線パターン（ＶＢＢ）は、ハンダ面のみに形成されていることを特徴としている。このような構成によれば、特定電源（バックアップ電源（ＶＢＢ））を遊技制御用マイクロコンピュータへ供給する配線パターンは、電子部品が搭載されないハンダ面のみに形成されているので、電子部品を迂回して形成する必要がなく、配線パターンの距離を短くできるため、外部からのノイズを受けにくく、ノイズによって記憶手段（ＲＡＭ）に記憶されているデータが破損してしまうことを防止できる。

10

【００８７】

本実施例の遊技制御基板は、実装面側が遊技に関連する遊技部品（液晶表示器や演出の制御を行う演出制御基板等）側に配置されるように取り付けられることを特徴としている。このような構成によれば、特定電源（バックアップ電源（ＶＢＢ））を遊技制御用マイクロコンピュータへ供給する配線パターン（ＶＢＢ）に対する遊技部品から発せられるノイズの影響を防ぐことができる。

【００８８】

本実施例の遊技制御基板は、実装面側が他の遊技装置（他の遊技機）側に配置されるように取り付けられることを特徴としている。このような構成によれば、特定電源（バックアップ電源（ＶＢＢ））を遊技制御用マイクロコンピュータへ供給する配線パターン（ＶＢＢ）に対する他の遊技装置から発せられるノイズの影響を防ぐことができる。

20

【００８９】

本実施例の遊技制御基板は、ハンダ面において特定電源（バックアップ電源（ＶＢＢ））を遊技制御用マイクロコンピュータに供給する配線パターン（ＶＢＢ）が設けられる領域に対応する実装面側の領域にはベタグラウンドが形成されていることを特徴としている。このような構成によれば、実装面に形成されたベタグラウンドにより実装面側からのノイズを遮断することができる。

【００９０】

本実施例の遊技制御基板は、特定電源（バックアップ電源（ＶＢＢ））を遊技制御用マイクロコンピュータに供給する配線パターン（ＶＢＢ）は、他の電源を供給する配線パターン（Ｖｃｃ１～３）よりも、実装面側の対応する領域で信号を送信する配線パターンと交差する箇所が少ないことを特徴としている。このような構成によれば、実装面側で信号を送信する配線パターンからのノイズの影響を極力防ぐことができる。

30

【００９１】

以上、本発明の実施例１を図面により説明してきたが、本発明はこの実施例に限定されるものではなく、本発明の主旨を逸脱しない範囲における変更や追加があっても本発明に含まれることは言うまでもない。

【００９２】

例えば、本実施例では、本発明に係る構成を遊技の制御を行う遊技制御基板に適用した例について説明しているが、遊技機に搭載される他の基板、例えば、演出の制御を行う基板、遊技媒体や遊技用価値の付与に関する制御を行う基板、さらには、基板同士を中継する基板等に対して本発明に係る構成を適用しても良い。

40

【実施例２】

【００９３】

実施例２における遊技制御基板の構造について説明する。遊技制御基板は、実施例１と同様に、一方の面に電子部品が実装され、他方の面には電子部品が実装されず、電子部品が備える端子がハンダ付けされる構成である。尚、実施例２における遊技制御基板の構成は、実施例１における遊技制御基板の構成と基本的な構成は同じであり、ここでは、主に

50

実施例 1 の遊技制御基板と異なる構成について説明する。

【 0 0 9 4 】

図 1 8 は、実施例 1 における遊技制御基板の実装面を示す図であり、図 1 9 は、本実施例における遊技制御基板のハンダ面を示す図である。

【 0 0 9 5 】

図 1 8 及び図 1 9 に示すように、遊技制御基板は、縦方向に延びる一对の短辺と横方向に延びる一对の長辺とからなる長形状であり、絶縁性を有するプリント板によって構成される。また、遊技制御基板には、スルーホールが複数形成されているとともに、遊技制御基板の実装面及びハンダ面には、スルーホールを適宜連結するように複数の配線パターンが形成されている。また、遊技制御基板の実装面及びハンダ面の配線パターンが形成されていない領域には、絶縁領域及びグランド領域が形成されている。

10

【 0 0 9 6 】

実施例 2 における遊技制御基板においても、実施例 1 の遊技制御基板と同様に、入力回路及び出力回路が実装されており、これら入力回路及び出力回路は、長形状に形成されるとともに、短辺側の一方に凹状の切欠が設けられるとともに、表面に型番が印字されており、切欠の向きと型番の印字方向により部品の向きが特定できるようになっている。そして、入力回路は、図中において切欠が左側となり、かつ型番の印字方向が左から右に向かう方向となるように配置される一方、出力回路は、図中において切欠が右向きとなり、かつ型番の印字方向が右から左に向かう方向となるように配置されており、これらの電子部品が切欠の位置及び型番の印字方向によって入力回路であるか、出力回路であるか、が

20

【 0 0 9 7 】

図 2 0 は、本実施例における遊技制御基板のハンダ面に形成されたデータバスの構成を示す図であり、図 2 1 は、本実施例における遊技制御基板の実装面においてデータバスから分岐した配線パターンを示す図である。

【 0 0 9 8 】

遊技制御基板には、入力回路から遊技制御用マイクロコンピュータへの入力データの伝送及び遊技制御用マイクロコンピュータから出力回路への出力データの伝送に共用されるデータバスが形成されている。本実施例の遊技制御基板に形成されたデータバスは、ハンダ面に形成された横方向に延びる 8 本の配線パターンにて構成されており、図 2 0 に示すように、遊技制御基板の左側に実装された遊技制御用マイクロコンピュータの端子が接続されるスルーホールから右側に向けて横方向に延びるように形成された 8 本の配線パターンからなる。データバスと入力回路及び出力回路とは、図 2 1 に示すように、スルーホールを通して実装面側に分岐し、上下方向に向けて縦方向に延びるように形成された配線パターンにより接続される。

30

【 0 0 9 9 】

このように遊技制御用マイクロコンピュータと横方向に離れた入力回路及び出力回路とをデータバスを介して接続する場合に、まず、遊技制御用マイクロコンピュータの端子が横方向に延びるハンダ面のデータバスに接続され、入力回路または出力回路が実装される位置でスルーホールを通して入力回路または出力回路に向けて縦方向に延びる実装面側の配線パターンに分岐し、入力回路または出力回路と接続されることとなる。このため、データバスから分岐した配線パターンを迂回する必要がなく、遊技制御用マイクロコンピュータと横方向に離れた入力回路及び出力回路とを効率良く接続することができる。また、データバスを構成する配線パターンが、電子部品が実装されないハンダ面に形成されるので、データバスへの電子部品からのノイズの影響を受け難く、さらに、データバスと入力回路及び出力回路とは、スルーホールを通して実装面側に分岐した配線パターンにより接続されるので、実装面側の配線パターンが短くなり、この間の電子部品からのノイズの影響も受け難いようになっている。

40

【 0 1 0 0 】

また、図 2 2 に示すように、データバスには、データバスに接続されるいずれの入力回

50

路及び出力回路よりも遊技制御用マイクロコンピュータに近い位置においてノイズ除去回路と接続されるようになっており、遊技制御用マイクロコンピュータに対してデータバスに乗ったノイズが影響し難いようになっている。

【 0 1 0 1 】

また、遊技制御基板には、図 2 0 に示すように、図中上辺側の近傍に遊技制御基板の外部からの配線を接続するためのコネクタ C N 1 0 ~ C N 1 7 が実装されるとともに、データバスを構成する配線パターンは、遊技制御基板の図中下辺寄りの領域、すなわちコネクタ C N 1 0 ~ C N 1 7 が実装される一辺側と対向する他辺側寄りの領域に形成されている。このため、遊技制御基板の外部の電子部品と信号の入出力が行われるコネクタ C N 1 0 ~ C N 1 7 とデータバスとの間に入力回路や出力回路等の電子部品を実装する領域が広く担保されるようになっている。

10

【 0 1 0 2 】

図 2 0 及び図 2 1 に示すように、遊技制御基板には、遊技の制御に用いられる入力部品のうち比較的重要度の低い第 1 入力部品からの入力信号（抽選の契機とならないセンサやスイッチの検出信号など）の入力を検出する第 1 入力回路、第 1 入力部品よりも重要度の高い第 2 入力部品からの入力信号（抽選の契機となるセンサやスイッチの検出信号、有利度を規定する設定値を変更する検出信号など）の入力を検出する第 2 入力回路、遊技制御用マイクロコンピュータからの出力データに基づき、ソレノイドやモータ等、遊技の進行に応じて可動部の動作を行う第 1 出力部品に対して出力信号を出力する第 1 出力回路、遊技制御用マイクロコンピュータからの出力データに基づき、各種表示器や L E D 等、遊技の進行に応じた表示を行う第 2 出力部品に対して出力信号を出力する第 2 出力回路、遊技制御用マイクロコンピュータからの出力データに基づき、遊技制御基板に実装され、一定期間において遊技を行った際の払出率等、当該遊技機のパフォーマンスを表示する性能表示器に対して出力信号を出力する第 3 出力回路が実装されている。

20

【 0 1 0 3 】

これらの入力回路及び出力回路のうち第 1 出力回路、第 1 出力回路、第 2 出力回路及び第 3 出力回路は、データバスに接続され、入力データの伝送及び出力データの伝送がデータバスを介して行われる。

【 0 1 0 4 】

図 2 0 に示すように、ハンダ面において遊技制御用マイクロコンピュータの端子に接続されたデータバスを構成する配線パターンは、複数の箇所ですルーホールを通して実装面側に分岐し、実装面において縦方向に形成された配線パターンに接続される。図 2 1 に示すように、図中 M の位置ですルーホールを通して実装面側に分岐した配線パターンは第 1 入力回路の端子と接続される。また、図中 N の位置ですルーホールを通して実装面側に分岐した配線パターンは第 3 出力回路の端子と接続される。また、図中 O 、 P の位置ですルーホールを通して実装面側に分岐した配線パターンは第 1 出力回路の端子と接続される。また、図中 Q の位置ですルーホールを通して接続された実装面側の配線パターンは、第 2 出力回路の端子と接続されるとともに、実装面上で分岐し、一部の配線パターンは、そのまま外部出力端子に接続され、残りの配線パターンは、図中 R の位置で一度スルーホールを通してハンダ面側の配線パターンに接続され、図中 S の位置で再度スルーホールを通して実装面側の配線パターンに接続されて外部出力端子に接続される。

30

40

【 0 1 0 5 】

図 2 0 及び図 2 1 に示すように、共用のデータバスによって接続される入力回路及び出力回路のうち入力回路は、出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンの長さが短くなるようにデータバスに接続されている。このため、遊技の制御に用いられる入力データがノイズ等の影響を受け難いようになっている。

【 0 1 0 6 】

また、図 2 0 及び図 2 1 に示すように、共用のデータバスによって接続される複数の出力回路うち遊技の進行に応じて可動部の動作を行う第 1 出力部品に対して出力信号を出力する第 1 出力回路は、遊技の進行に応じた表示を行う第 2 出力部品に対して出力信号を出

50

力する第2出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンの長さが短くなるようにデータバスに接続されている。このため、出力データがノイズ等の影響を受けることで遊技の進行に応じた可動部の動作に影響を与えてしまうことが防止されるようになっている。

【0107】

また、図20及び図21に示すように、共用のデータバスによって接続される複数の出力回路うち性能表示器に対して出力信号を出力する第3出力回路は、性能表示器以外の遊技の進行に応じた表示を行う表示器（第2出力部品）に対して出力信号を出力する第2出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンの長さが短くなるようにデータバスに接続されている。このため、不正部品の配置等による性能表示の内容改変の不正がされ難いようになっている。

10

【0108】

また、図21に示すように、ハンダ面側のデータバスを構成する配線パターンから、図中Qの位置でスルーホールを通して接続された実装面側の配線パターンが、遊技の進行に応じた出力を行う第2出力部品に対して出力信号を出力する第2出力回路の端子に接続されるとともに、実装面状で分岐し、分岐した配線パターンが遊技の進行に応じた出力信号を外部機器に対して出力するための外部出力端子に接続される。このように、ハンダ面に形成されたデータバスからスルーホールを通して接続された実装面の配線パターンを利用して実装面側で遊技の進行に応じた出力を行うために第2出力回路に接続される配線パターンと遊技の進行に応じた出力信号を外部機器に対して出力するための外部出力端子に接続される配線パターンに分岐させるので、第2出力回路に接続される配線パターン、外部出力端子に接続される配線パターンそれぞれに分岐させるために実装面に形成されたデータバスからハンダ面側に分岐させる必要がないので、配線パターンが簡素に形成される。

20

【0109】

尚、ハンダ面側のデータバスを構成する配線パターンからスルーホールを通して接続された実装面側の配線パターンが、遊技の進行に応じた出力を行う第2出力部品に対して出力信号を出力する第2出力回路の端子に接続されるとともに、実装面状で分岐し、分岐した配線パターンが遊技の進行に応じた出力信号を外部機器に対して出力するための出力回路に接続される構成としても良く、このような構成であっても、ハンダ面に形成されたデータバスからスルーホールを通して接続された実装面の配線パターンを利用して実装面側で遊技の進行に応じた出力を行うために第2出力回路に接続される配線パターンと遊技の進行に応じた出力信号を外部機器に対して出力するための出力回路に接続される配線パターンに分岐させることで、複数の出力回路に接続される配線パターンそれぞれに分岐させるために実装面に形成されたデータバスからハンダ面側に分岐させる必要がないので、配線パターンが簡素に形成される。

30

【0110】

入力回路のうち第2入力回路は、データバスに接続されず、データバスを介することなく、直接遊技制御用マイクロコンピュータに対して入力データの伝送が行われる。図21に示すように、実装面において遊技制御用マイクロコンピュータの端子と接続された配線パターンは、図中Tの位置で一度スルーホールを通してハンダ面側の配線パターンに接続され、図中Uの位置で再度スルーホールを通して実装面側の配線パターンに接続され、第2入力回路の端子に接続される。

40

【0111】

このように、遊技の制御に用いられる入力部品のうち比較的重要度の低い第1入力部品からの入力信号の入力を検出する第1入力回路は、データバスを介して遊技制御用マイクロコンピュータと接続される一方で、第1入力部品よりも重要度の高い第2入力部品からの入力信号の入力を検出する第2入力回路は、データバスに接続されず、データバスを介することなく、直接遊技制御用マイクロコンピュータと接続されるようになっており、第2入力部品からの入力信号に基づく入力データは、他の入力回路から入力データや出力回路への出力データが伝送されるデータバスを介さずに遊技制御用マイクロコンピュータに

50

伝送されるので、重要な入力信号に基づく入力データが他の入力回路から入力データや出力回路への出力データの影響を受けることなく、遊技制御用マイクロコンピュータに伝送されることとなる。

【 0 1 1 2 】

[作用効果 6]

本実施例の遊技制御基板は、入力回路からの入力データの遊技制御用マイクロコンピュータへの伝送及び遊技制御用マイクロコンピュータからの出力データの出力回路への伝送に共用されるデータバスが形成されており、入力回路は、出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続されることを特徴としている。このような構成によれば、遊技制御用マイクロコンピュータの制御に用いられる電子部品（入力部品）からの入力信号に基づく入力データを遊技制御用マイクロコンピュータに伝送する入力回路が、遊技制御用マイクロコンピュータから伝送された出力データに基づいて電子部品（出力部品）に対して出力信号を出力する出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続されるので、入力データがノイズ等の影響を受けることを防止できる。

10

【 0 1 1 3 】

尚、本実施例の遊技制御基板は、入力回路が、出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続される構成であるが、出力回路が、入力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続される構成としても良く、このような構成とすることで、遊技制御用マイクロコンピュータから伝送された出力データに基づいて電子部品（出力部品）に対して出力信号を出力する出力回路が、遊技制御用マイクロコンピュータの制御に用いられる電子部品（入力部品）からの入力信号に基づく入力データを遊技制御用マイクロコンピュータに伝送する入力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続されるので、出力データがノイズ等の影響を受けることを防止できる。

20

【 0 1 1 4 】

本実施例の遊技制御基板は、入力回路からの入力データの遊技制御用マイクロコンピュータへの伝送及び遊技制御用マイクロコンピュータからの出力データの出力回路への伝送に共用されるデータバスが形成されており、出力回路は、遊技制御用マイクロコンピュータから伝送された出力データに基づいて遊技の進行に応じた可動部の動作を行う第1出力部品に対して出力信号を出力する第1出力回路と、遊技制御用マイクロコンピュータから伝送された出力データに基づいて遊技の進行に応じた表示を行う第2出力部品に対して出力信号を出力する第2出力回路と、を含み、第1出力回路は、第2出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続されることを特徴としている。このような構成によれば、遊技の進行に応じた可動部の動作を行う第1出力部品に対して出力信号を出力する第1出力回路が、遊技の進行に応じた表示を行う第2出力部品に対して出力信号を出力する第2出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続されるので、出力データがノイズ等の影響を受けることで遊技の進行に応じた可動部の動作に影響を与えてしまうことを防止できる。

30

40

【 0 1 1 5 】

尚、本実施例の遊技制御基板は、第1出力回路が、第2出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続される構成であるが、第2出力回路が、第1出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続される構成としても良く、このような構成とすることで、遊技の進行に応じた表示を行う第2出力部品に対して出力信号を出力する第2出力回路が、遊技の進行に応じた可動部の動作を行う第1出力部品に対して出力信号を出力する第1出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続されるので、出力データがノイズ等の影響を受けることで遊

50

技の進行に応じた表示に影響を与えてしまうことを防止できる。

【 0 1 1 6 】

また、実施例 1 の遊技制御基板のように、遊技制御用マイクロコンピュータが配置される左側に、低電圧部品が実装される第 1 グランド領域が形成され、右側に高電圧部品が実装される第 2 グランド領域が形成される場合に、遊技の進行に応じた可動部の動作を行う第 1 出力部品に対して出力信号を出力する第 1 出力回路は高電圧部品に属することが多いことから第 2 グランド領域に実装され、遊技の進行に応じた表示を行う第 2 出力部品に対して出力信号を出力する第 2 出力回路は低電圧部品に属することが多いことから第 1 グランド領域に実装されることとなる。このような構成においては、第 2 出力回路が、第 1 出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続される構成とし、第 2 出力回路を第 1 グランド領域に実装させることで、低電圧部品である第 2 出力回路を、高電圧部品である第 1 出力回路とともに第 2 グランド領域に実装させる必要がなく、第 2 出力回路に負荷がかかることを防止できる。

10

【 0 1 1 7 】

本実施例の遊技制御基板は、入力回路からの入力データの遊技制御用マイクロコンピュータへの伝送及び遊技制御用マイクロコンピュータからの出力データの出力回路への伝送に共用されるデータバスが形成されており、実装面のみに電子部品が実装されるとともに、ハンダ面にデータバスが形成され、データバスからスルーホールを通して接続された実装面の配線パターンを、実装面において遊技の進行に応じた出力を行うための第 2 出力回路に接続される配線パターンと遊技の進行に応じた出力信号を外部機器に対して出力する外部出力端子に接続される配線パターンに分岐することを特徴としている。このような構成によれば、ハンダ面に形成されたデータバスからスルーホールを通して接続された実装面の配線パターンを利用して実装面側で遊技の進行に応じた出力を行うための第 2 出力回路に接続される配線パターンと遊技の進行に応じた出力信号を外部機器に対して出力するための外部出力端子に接続される配線パターンに分岐させるので、これらの配線パターンそれぞれに分岐させるためにハンダ面に形成されたデータバスから実装面側に分岐させる必要がないので、配線パターンを簡素に形成することができる。

20

【 0 1 1 8 】

本実施例の遊技制御基板は、入力回路からの入力データの遊技制御用マイクロコンピュータへの伝送及び遊技制御用マイクロコンピュータからの出力データの出力回路への伝送に共用されるデータバスが形成されており、遊技制御用マイクロコンピュータの制御に用いられる第 1 入力部品からの入力信号に基づく入力データを遊技制御用マイクロコンピュータに伝送する第 1 入力回路と、遊技制御用マイクロコンピュータの制御に用いられる第 2 入力部品からの入力信号に基づく入力データを遊技制御用マイクロコンピュータに伝送する第 2 入力回路と、遊技制御用マイクロコンピュータから伝送された出力データに基づいて第 1 出力部品、第 2 出力部品に対して出力信号を出力する第 1 出力回路、第 2 出力回路と、を含み、第 1 入力回路、第 1 出力回路及び第 2 出力回路は、データバスを介して遊技制御用マイクロコンピュータに接続され、第 2 入力回路は、データバスを介さずに遊技制御用マイクロコンピュータに接続されることを特徴としている。このような構成によれば、第 2 入力部品からの入力信号に基づく入力データは、他の入力回路からの入力データや出力回路への出力データが伝送されるデータバスを介さずに遊技制御用マイクロコンピュータに伝送されるので、重要な入力信号に基づく入力データを他の入力回路からの入力データや出力回路への出力データの影響を受けることなく、遊技制御用マイクロコンピュータに伝送することができる。

30

40

【 0 1 1 9 】

本実施例の遊技制御基板は、実装面のみに電子部品が実装されるとともに、ハンダ面にデータバスが形成されることを特徴としている。このような構成によれば、データバスへの電子部品からのノイズの影響を防ぐことができる。

【 0 1 2 0 】

本実施例の遊技制御基板は、データバスと入力回路及び出力回路とは、スルーホールを

50

通してデータバスが形成されたハンダ面とは反対側の実装面に分岐した配線パターンにより接続されることを特徴としている。このような構成によれば、データバスから入力回路及び出力回路までの配線パターンの距離が短くなるため、ノイズの影響を軽減することができる。

【0121】

本実施例の遊技制御基板は、一辺側（上辺側）の近傍に基板外部からの配線を取り付けるためのコネクタ（コネクタCN10～CN17）が実装されるとともに、データバスは遊技制御基板における一辺と対向する他辺（下辺）寄りの領域に形成されていることを特徴としている。このような構成によれば、コネクタ（コネクタCN10～CN17）とデータバスとの間に入力回路や出力回路等の電子部品を実装する領域を担保できるので、基板領域を有効に活用することができる。

10

【0122】

本実施例の遊技制御基板は、遊技機の性能を表示する性能表示器が実装され、性能表示器に対して出力信号を出力する第3出力回路は、他の表示器に対して出力信号を出力する第2出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短くなるようにデータバスに接続されることを特徴としている。このような構成によれば、性能表示器に対して出力信号を出力する第3出力回路が、他の表示器に対して出力信号を出力する第2出力回路よりも遊技制御用マイクロコンピュータまでの配線パターンが短いことで、不正部品の配置等による表示内容改変の不正等を困難にできる。

【0123】

本実施例の遊技制御基板は、入力回路と出力回路とが、部品の向きが異なるように実装されることを特徴としている。このような構成によれば、入力回路と出力回路の違いを容易に把握することができる。

20

【0124】

本実施例の遊技制御基板は、データバスは、入力回路及び出力回路よりも遊技制御用マイクロコンピュータに近い位置でノイズ除去回路と接続されることを特徴としている。このような構成によれば、遊技制御用マイクロコンピュータに対するノイズの影響を防止することができる。

【0125】

以上、本発明の実施例2を説明してきたが、本発明はこの実施例2に限定されるものではなく、本発明の主旨を逸脱しない範囲における変更や追加があっても本発明に含まれることは言うまでもない。また、実施例1と同一もしくは類似する構成については、実施例1で説明したものと同様の効果を有するものである。また、実施例1について例示した変形例についても実施例2に適用可能である。

30

【実施例3】

【0126】

実施例3における遊技制御基板の構造について説明する。遊技制御基板は、実施例1、2と同様に、一方の面に電子部品が実装され、他方の面には電子部品が実装されず、電子部品が備える端子がハンダ付けされる構成である。尚、実施例3における遊技制御基板は、実装される電子部品及びスルーホール構造に特徴を有するものであり、ここでは、電子部品及びスルーホール構造について説明する。

40

【0127】

図23は、実施例3における遊技制御基板に実装される特定電子部品の構造を示す斜視図であり、（A）は、特定電子部品の上方からの斜視図であり、（B）は、特定電子部品の下方からの斜視図である。

【0128】

特定電子部品は、キースイッチ等の比較的大型の電子部品であり、特定電子部品の下部には、図23（A）（B）に示すように、特定電子部品の基板への固定を目的とし、特定電子部品の信号や電力の伝搬には用いられない固定用端子1、2と、基板の配線パターンと接続され、特定電子部品の信号や電力の伝搬に用いられる接続用端子と、が設けられる

50

。また、特定電子部品の側面における固定用端子 1、2 の上方には、当該特定電子部品の型番が刻印または印字されている。

【0129】

尚、本実施例では、特定電子部品として固定用端子と、接続用端子の双方を備えるキースイッチを例示しているが、他の電子部品を特定電子部品として適用しても良いし、また、固定用端子を備えず、接続用端子のみ備える電子部品を特定電子部品として適用しても良い。

【0130】

遊技制御基板に設けられたスルーホールは、通常スルーホールと、特定スルーホールと、からなる。通常スルーホールは、図 24 (A) に示すように、ハンダ面からスルーホールの内周面にかけて導電体である銅メッキ処理が施されることで、スルーホールが実装面とハンダ面とで導通するスルーホールである。一方、特定スルーホールは、図 24 (B) に示すように、スルーホールの内周面には銅メッキ処理が施されず、スルーホールが実装面とハンダ面とで導通しないスルーホールである。

【0131】

通常スルーホールにハンダ面側からハンダ付けする場合には、図 24 (A) に示すように、スルーホール内に銅メッキ処理が施されているため、スルーホール内のハンダが実装面までフローアップするが、特定スルーホールにハンダ面側からハンダ付けする場合には、図 24 (B) に示すように、スルーホール内に銅メッキ処理が施されていないため、スルーホール内をハンダがフローアップせず、ハンダが実装面まで到達しないようになっている。

【0132】

本実施例において特定電子部品は、固定用端子 1、2 が特定スルーホールに挿通され、接続用端子が通常スルーホールに挿通され、ハンダ面側からハンダ付けすることにより固定される。

【0133】

このように、固定用端子 1、2 は、特定スルーホールに挿通され、ハンダ面側からハンダ付けにより固定されるので、ハンダが実装面に到達しないので、ハンダ付けした際に、ハンダが特定電子部品の実装される実装面側に上がりすぎて、固定用端子 1、2 の上方に印字または刻印された型番がハンダによって隠れてしまう等の不具合を防止できる。

【0134】

特に、型番がハンダによって隠れてしまうことにより部品が不正に交換されても発見できない虞があり、また、型式試験において型番が隠れていると、部品構成の特定ができず試験を通らず、認可を受けることができなくなる虞や、遊技店への設置時において型番が確認できないことで遊技店への設置が認められない虞があるが、上部に型番が印字または刻印された端子を特定スルーホールにて固定することで、このような不具合を防止することができる。

【0135】

一方、固定用端子 1、2 は、特定電子部品の信号や電力の伝搬には用いられない端子であるため、特定スルーホールでハンダ付けした際に、電氣的接続が弱くなっても問題が生じることがない。一方で、接続用端子は、通常スルーホールに挿通され、ハンダ面側からハンダ付けにより固定されるので、ハンダが実装面まで到達することで電氣的接続を確実にすることができる。

【0136】

[作用効果 7]

本実施例の遊技制御基板は、実装面とハンダ面のうち実装面に複数の電子部品が実装されるとともに、実装面とハンダ面に配線パターンが形成されており、複数の電子部品は、実装面とハンダ面を貫通するスルーホールに端子を挿通させ、スルーホールと端子をハンダ付けすることで固定され、複数の電子部品のうち特定電子部品が固定される特定スルーホールが形成されており、特定スルーホールは、実装面ハンダ面が導通せず、特定電子部

10

20

30

40

50

品の端子がハンダ面からハンダ付けされたときにハンダが実装面に到達しないことを特徴としている。このような構成によれば、特定スルーホールは、実装面とハンダ面が導通せず、特定電子部品の端子がハンダ面からハンダ付けされたときにハンダが実装面に到達しないので、ハンダ付けした際に、ハンダが電子部品の実装される実装面側に上がりすぎて不具合の原因となることを防止できる。

【 0 1 3 7 】

本実施例の遊技制御基板は、特定スルーホールに特定電子部品の固定用の端子（固定用端子 1、2）が挿通されてハンダ付けされることを特徴としている。このような構成によれば、特定スルーホールは、特定スルーホールにハンダ付けされるのは、特定電子部品の固定用の端子（固定用端子 1、2）であるため、ハンダが実装面に到達しないことで電氣的接続が弱くなっても問題が生じることがない。

10

【 0 1 3 8 】

尚、本実施例の遊技制御基板は、特定スルーホールに特定電子部品の固定用の端子（固定用端子 1、2）が挿通されてハンダ付けされる構成であるが、特定スルーホールに特定電子部品の信号や電力を伝搬する端子（接続用端子）が挿通されてハンダ付けされる構成としても良く、このような構成によれば、ハンダが電子部品の実装される実装面側に上がりすぎて特定電子部品の信号や電力を伝搬する端子が他の端子とショートしてしまうことなどによる不具合を防止できる。

【 0 1 3 9 】

本実施例の遊技制御基板は、特定電子部品の型番が、端子（固定用端子 1、2）の上方に表示（印字または刻印）されていることを特徴としている。このような構成によれば、ハンダが電子部品の実装される実装面側に上がりすぎて特定電子部の型番が隠れてしまうことを防止できる。

20

【 0 1 4 0 】

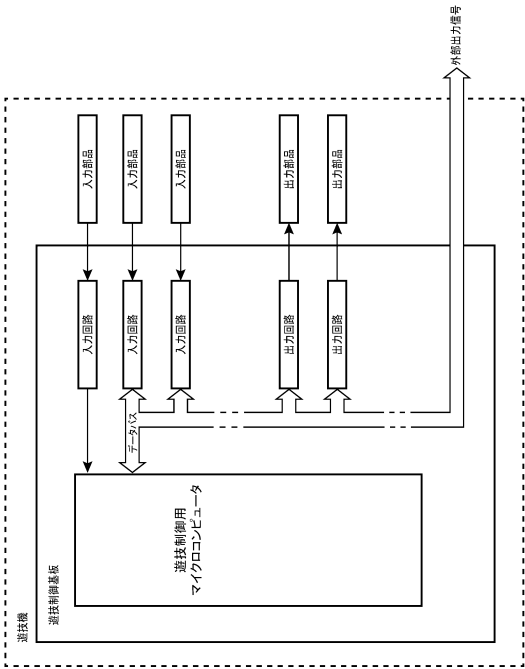
以上、本発明の実施例 3 を説明してきたが、本発明はこの実施例 3 に限定されるものではなく、本発明の主旨を逸脱しない範囲における変更や追加があっても本発明に含まれることは言うまでもない。また、実施例 1、2 と同一もしくは類似する構成については、実施例 1、2 で説明したものと同様の効果を有するものである。また、実施例 1、2 について例示した変形例についても実施例 3 に適用可能である。

30

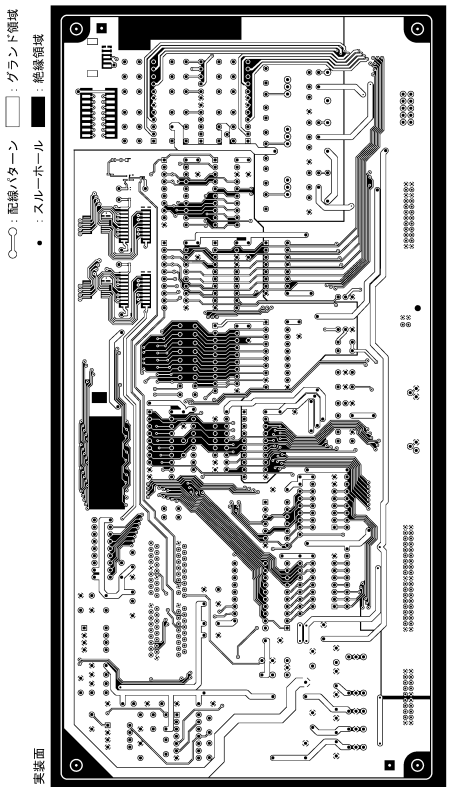
40

50

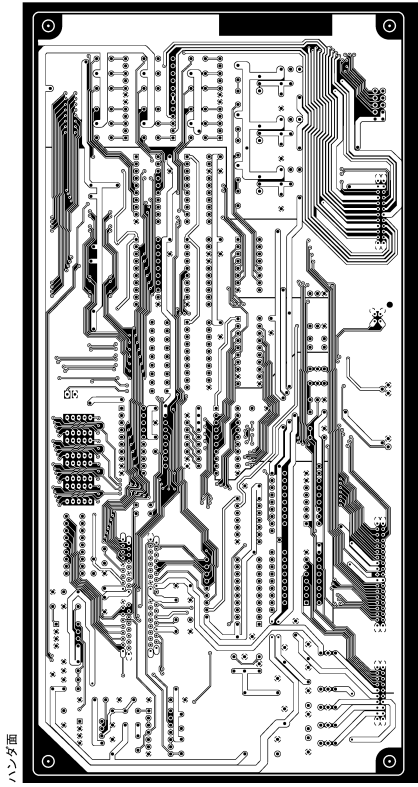
【図面】
【図1】
【図1】



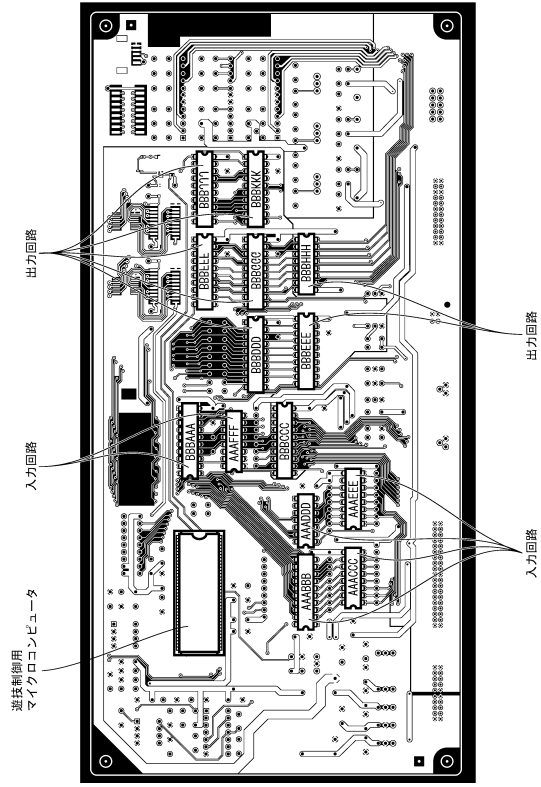
【図2】
【図2】



【図 3】



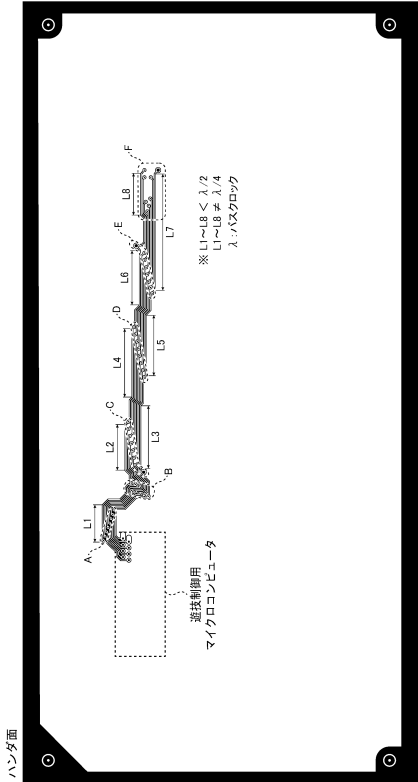
【図 4】



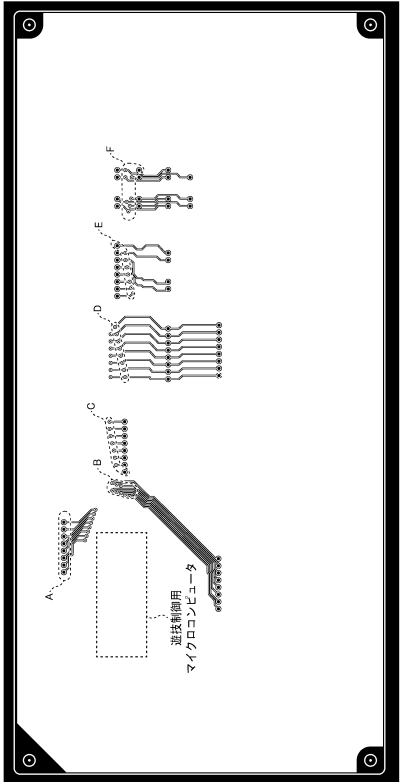
10

20

【図 5】



【図 6】



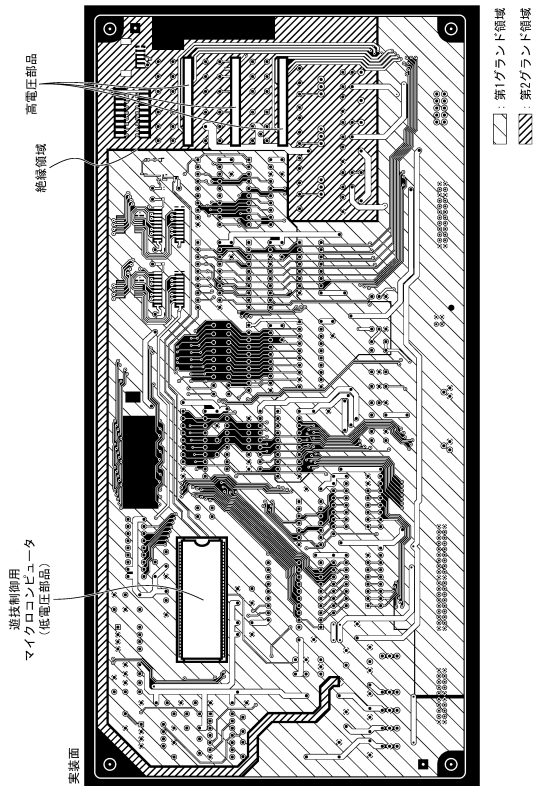
30

40

50

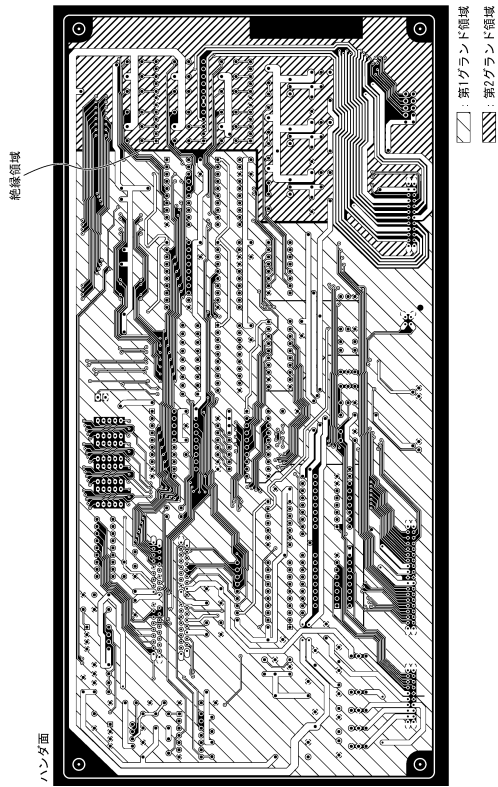
【図 7】

【図 7】



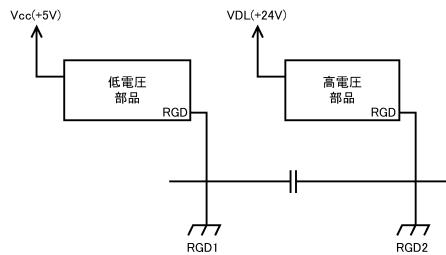
【図 8】

【図 8】



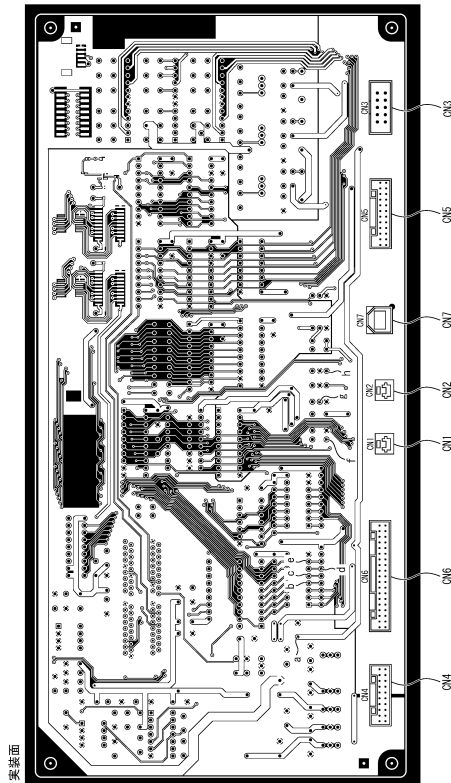
【図 9】

【図 9】



【図 10】

【図 10】



10

20

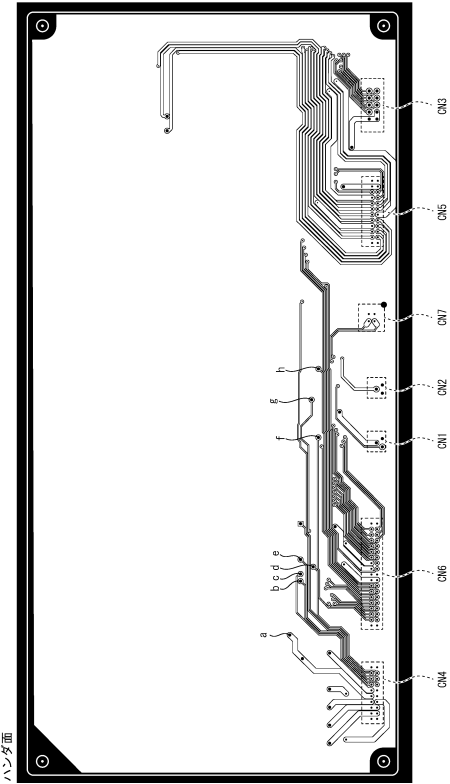
30

40

50

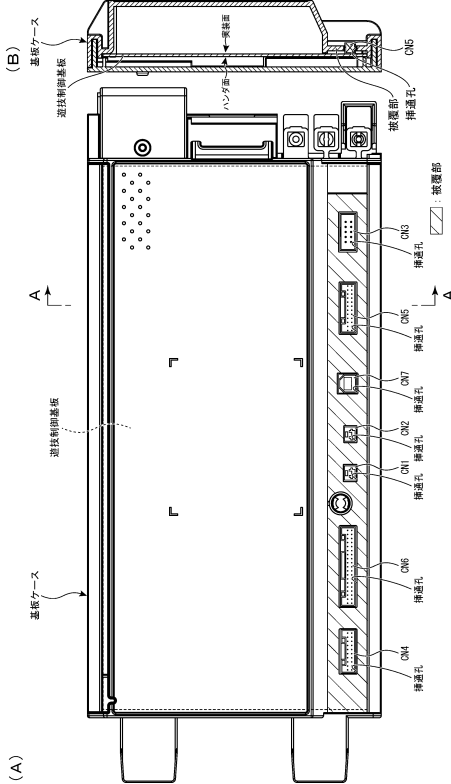
【図 1 1】

【図 1 1】



【図 1 2】

【図 1 2】

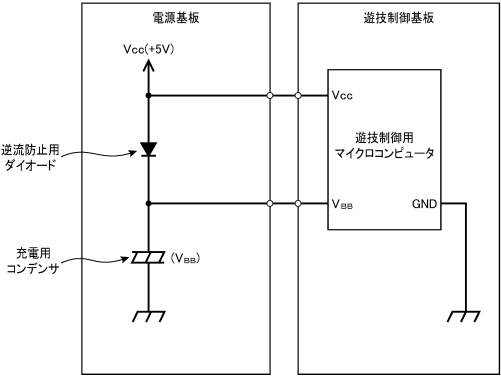


10

20

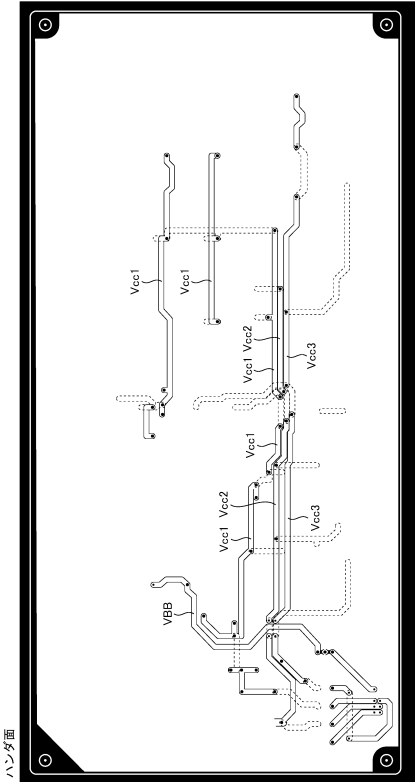
【図 1 3】

【図 1 3】



【図 1 4】

【図 1 4】



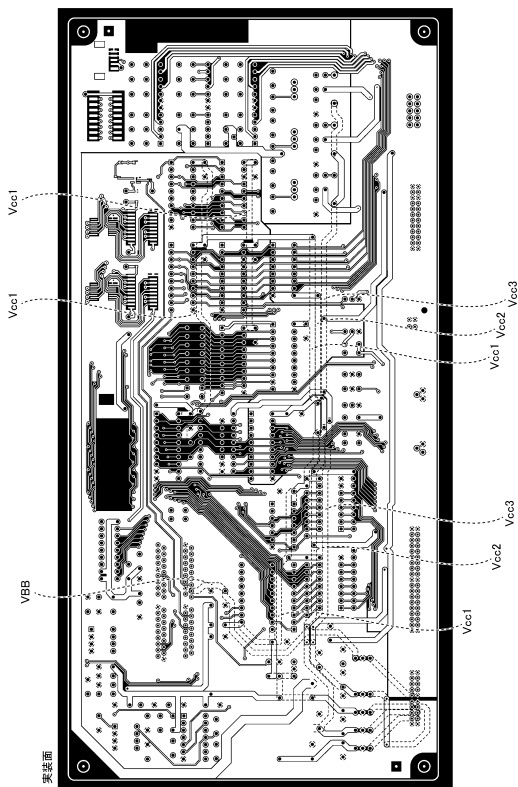
30

40

50

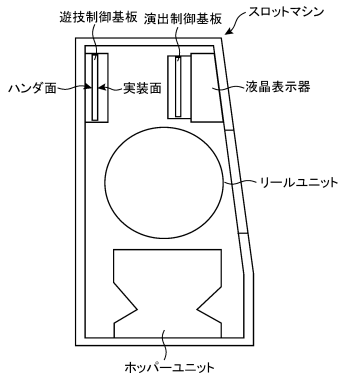
【図 15】

【図 15】



【図 16】

【図 16】

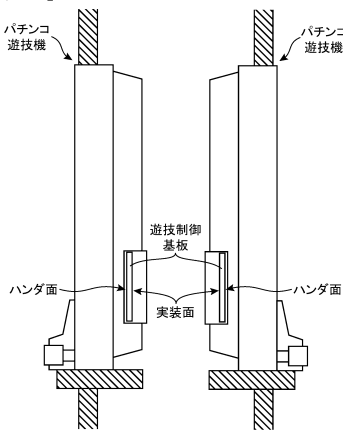


10

20

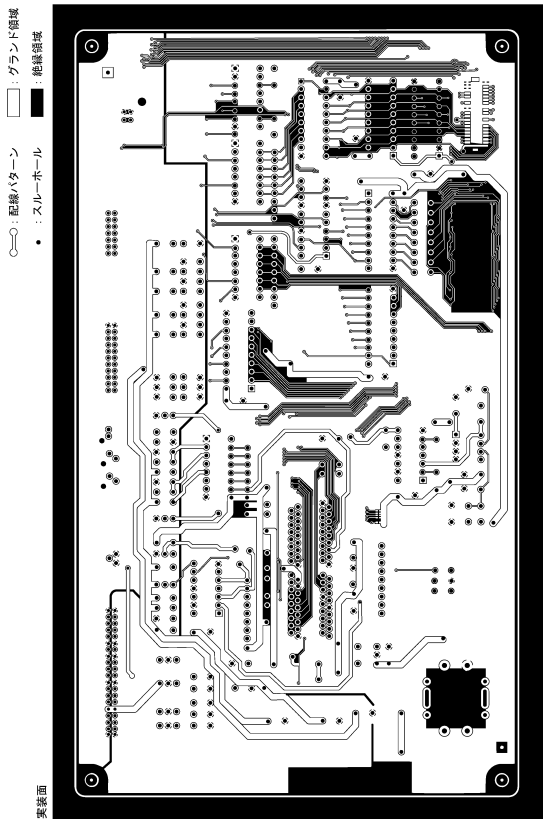
【図 17】

【図 17】



【図 18】

【図 18】



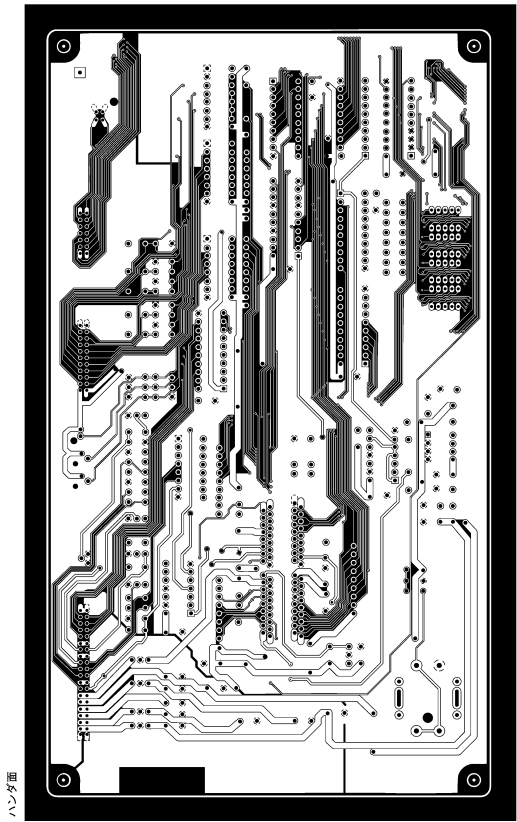
30

40

50

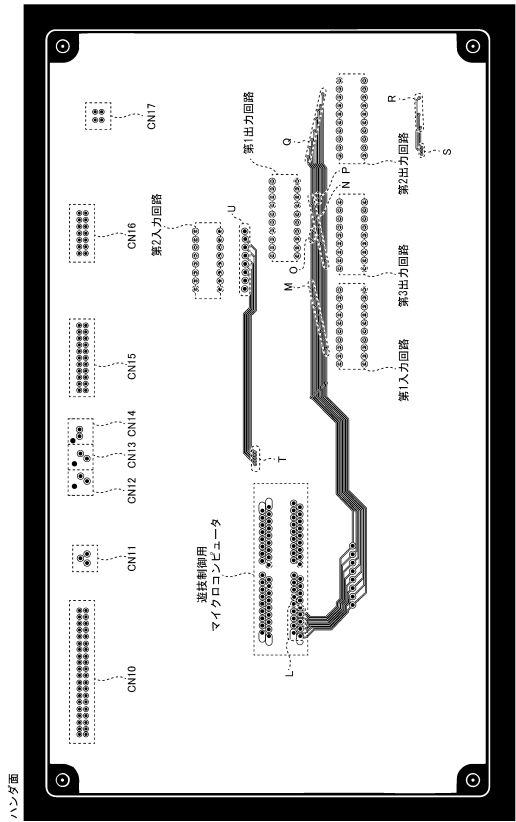
【図 19】

【図 19】



【図 20】

【図 20】

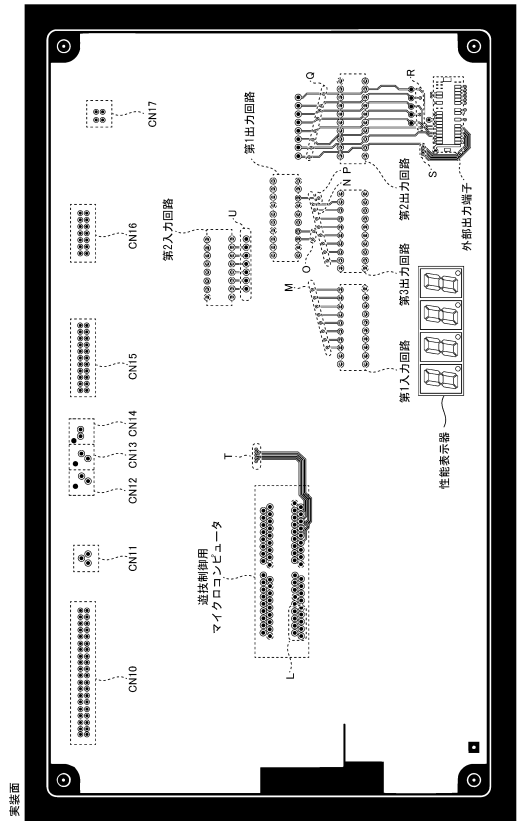


10

20

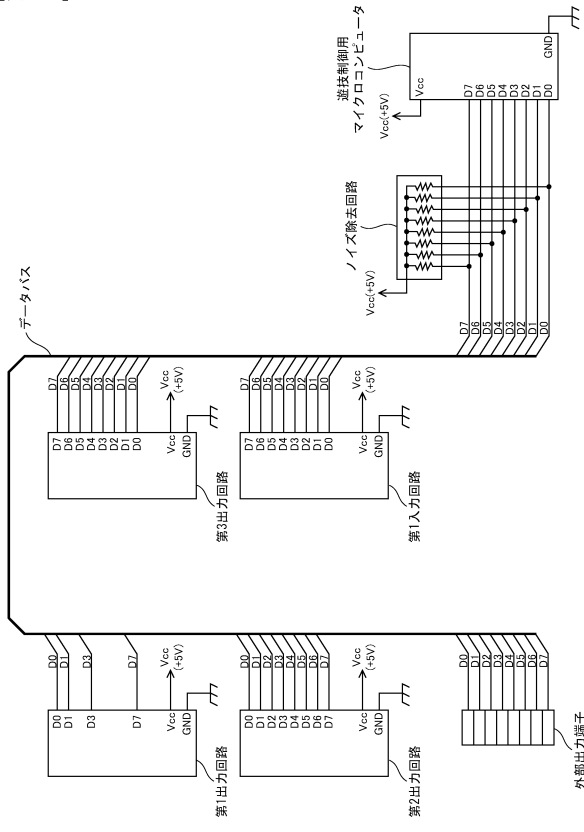
【図 21】

【図 21】



【図 22】

【図 22】



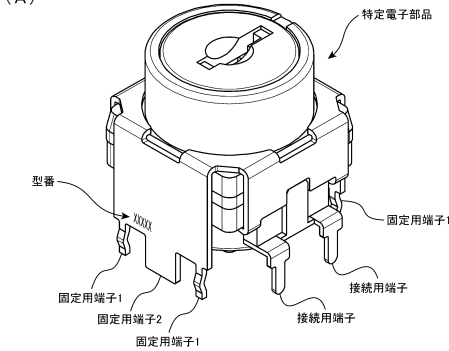
30

40

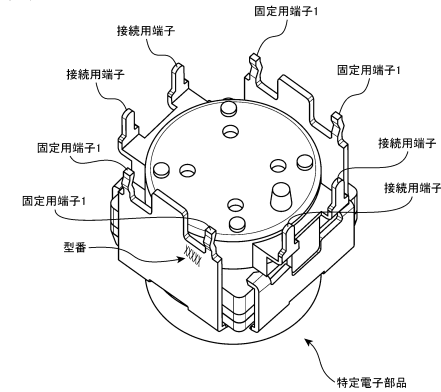
50

【図 2 3】

【図 2 3】
(A)

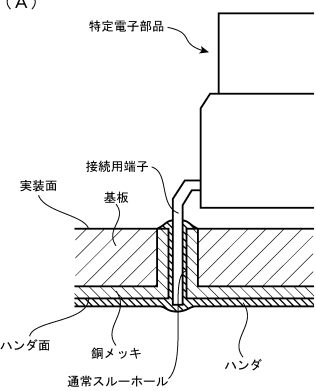


(B)

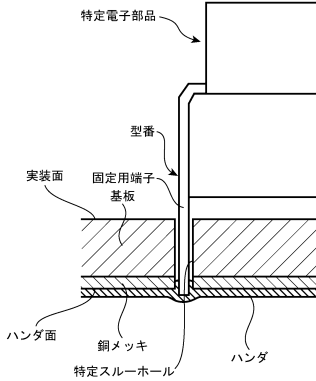


【図 2 4】

【図 2 4】
(A)



(B)



10

20

30

40

50

フロントページの続き

- (56)参考文献 特開 2 0 0 9 - 1 7 2 2 9 7 (J P , A)
特開 2 0 0 9 - 0 0 5 7 3 9 (J P , A)
特開 2 0 0 4 - 2 5 4 7 2 3 (J P , A)
特開 2 0 1 1 - 2 3 4 7 6 0 (J P , A)
特開 2 0 1 2 - 2 5 4 1 8 7 (J P , A)
特開 2 0 0 5 - 2 5 3 5 0 6 (J P , A)
特開 2 0 0 6 - 0 4 1 4 2 8 (J P , A)
特開 2 0 0 2 - 0 1 8 0 7 3 (J P , A)
特開 2 0 0 3 - 2 7 3 4 7 7 (J P , A)
- (58)調査した分野 (Int.Cl. , D B 名)
A 6 3 F 7 / 0 2