



(19) 대한민국특허청(KR)

(12) 등록특허공보(B1)

(45) 공고일자 2025년01월23일

(11) 등록번호 10-2759520

(24) 등록일자 2025년01월21일

(51) 국제특허분류(Int. Cl.)
H04W 72/232 (2023.01) H04L 5/00 (2006.01)

H04W 72/21 (2023.01)

(52) CPC특허분류

H04W 72/232 (2023.01)

H04L 5/001 (2013.01)

(21) 출원번호 10-2024-7003044(분할)

(22) 출원일자(국제) 2018년11월02일

심사청구일자 2024년01월25일

(85) 번역문제출일자 2024년01월25일

(65) 공개번호 10-2024-0017414

(43) 공개일자 2024년02월07일

(62) 원출원 특허 10-2020-7015286

원출원일자(국제) 2018년11월02일

심사청구일자 2021년10월15일

(86) 국제출원번호 PCT/US2018/058906

(87) 국제공개번호 WO 2019/108340

국제공개일자 2019년06월06일

(30) 우선권주장

62/593,866 2017년12월01일 미국(US)

16/177,858 2018년11월01일 미국(US)

(56) 선행기술조사문헌

3GPP R1-1720333*

3GPP R1-1720686*

3GPP R1-1721477*

3GPP R1-1716426

*는 심사관에 의하여 인용된 문헌

(73) 특허권자

퀄컴 인코포레이티드

미국 92121-1714 캘리포니아주 샌 디에고 모어하우스 드라이브 5775

(72) 발명자

왕 렌추

미국 92121-1714 캘리포니아주 샌디에고 모어하우스 드라이브 5775

황 이

미국 92121-1714 캘리포니아주 샌디에고 모어하우스 드라이브 5775

(74) 대리인

특허법인코리아나

전체 청구항 수 : 총 32 항

심사관 : 이미현

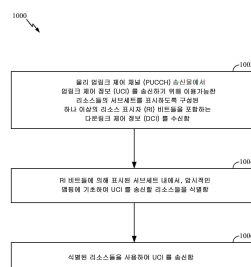
(54) 발명의 명칭 물리 업링크 제어 채널 (PUCCH) 리소스 할당

(57) 요약

본 개시의 특정 양태들은 업링크 제어 정보 (UCI) 를 반송하는데 사용되는 물리 업링크 제어 채널 (PUCCH) 에 대한 리소스 할당을 위한 방법들 및 장치들에 관한 것이다. 특정 양태들은 사용자 장비에 의한 무선 통신을 위한 방법을 제공한다. 그 방법은 일반적으로, PUCCH 송신물에서 UCI 를 송신하기 위해 이용가능한 리소스들의

(뒷면에 계속)

대표도



서브세트를 사용자 장비에 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 수신하는 단계를 포함하며, 상기 DCI 는 제 1 물리 다운링크 제어 채널 (PDCCH) 송신물의 하나 이상의 리소스들을 통해 수신된다. 방법은 PDCCH 리소스들 대 PUCCH 리소스들의 암시적인 맵핑 및 제 1 PDCCH 송신물의 하나 이상의 리소스들에 기초하여 UCI 를 송신하기 위해 RI 비트들에 의해 표시된 서브세트 내의 리소스들을 식별하는 단계를 더 포함한다. 방법은 식별된 리소스들을 사용하여 UCI 를 송신하는 단계를 더 포함한다.

(52) CPC특허분류

H04L 5/0053 (2025.01)

H04L 5/0094 (2013.01)

H04W 72/21 (2023.01)

명세서

청구범위

청구항 1

사용자 장비에 의한 무선 통신들을 위한 방법으로서,

물리 업링크 제어 채널 (PUCCH) 송신물에서 업링크 제어 정보 (UCI) 를 송신하기 위해 이용가능한 리소스들의 서브세트를 상기 사용자 장비에 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 수신하는 단계로서,

상기 DCI 는 제 1 물리 다운링크 제어 채널 (PDCCH) 송신물의 하나 이상의 리소스들 상에서 수신되고, 상기 서브세트는 복수의 서브세트들 중 하나이고, 상기 복수의 서브세트들의 각각은 PUCCH 리소스들의 고유 서브세트에 대응하고, 그리고

RI 비트들의 수는 X 이고, PUCCH 리소스들의 총 수는 Y 이고, 상기 PUCCH 리소스들의 서브세트들의 총 수는 2^X 이고, 상기 서브세트들의 총 수의 ($Y \bmod 2^X$) 는 $(\text{floor}(Y/2^X)+1)$ PUCCH 리소스들로 이루어지고, 그리고 상기 서브세트들의 총 수의 임의의 나머지는 $(\text{floor}(Y/2^X))$ PUCCH 리소스들로 이루어지는, 상기 다운링크 제어 정보 (DCI) 를 수신하는 단계;

상기 DCI 의 상기 RI 비트들에 기초하여, PUCCH 에서 UCI 를 송신하는데 이용가능한 상기 리소스들의 서브세트를 결정하는 단계;

PDCCH 리소스들 대 PUCCH 리소스들의 암시적인 맵핑 및 상기 제 1 PDCCH 송신물의 상기 하나 이상의 리소스들에 기초하여 상기 UCI 를 송신하기 위해, 결정된 상기 리소스들의 서브세트 내에서 특정 PUCCH 리소스를 식별하는 단계; 및

상기 특정 PUCCH 리소스를 사용하여 상기 UCI 를 송신하는 단계를 포함하는, 사용자 장비에 의한 무선 통신들을 위한 방법.

청구항 2

제 1 항에 있어서,

다수의 컴포넌트 캐리어들 (CC들) 을 통해 또는 다수의 슬롯들에 걸쳐 다수의 PDCCH 송신물들을 수신하는 단계를 더 포함하며, 상기 UCI 는 상기 다수의 PDCCH 송신물들을 확인응답하는, 사용자 장비에 의한 무선 통신들을 위한 방법.

청구항 3

제 1 항에 있어서,

다수의 PDCCH 송신물들을 수신하는 단계를 더 포함하고, 상기 제 1 PDCCH 송신물은 상기 다수의 PDCCH 송신물들 중 최종 송신물인, 사용자 장비에 의한 무선 통신들을 위한 방법.

청구항 4

제 1 항에 있어서,

다수의 PDCCH 송신물들을 수신하는 단계를 더 포함하고, 상기 제 1 PDCCH 송신물은 상기 다수의 PDCCH 송신물들의 최소 컴포넌트 캐리어 (CC) 인덱스를 갖는, 사용자 장비에 의한 무선 통신들을 위한 방법.

청구항 5

제 1 항에 있어서,

다수의 PDCCH 송신물들을 수신하는 단계를 더 포함하고, 상기 UCI 는 상기 다수의 PDCCH 송신물들을 확인응답하고, 상기 UCI 는 동일한 업링크 (UL) 슬롯에서 전송되는, 사용자 장비에 의한 무선 통신들을 위한 방법.

청구항 6

제 1 항에 있어서,

복수의 서브세트들 중 적어도 2 개의 서브세트들은 상이한 크기들을 가지는, 사용자 장비에 의한 무선 통신들을 위한 방법.

청구항 7

제 1 항에 있어서,

복수의 서브세트들의 각각은 동일한 크기를 가지는, 사용자 장비에 의한 무선 통신들을 위한 방법.

청구항 8

제 1 항에 있어서,

상기 암시적인 맵핑은 상기 제 1 PDCCH 송신물의 제어 채널 엘리먼트 (CCE) 인덱스에 기초하는, 사용자 장비에 의한 무선 통신들을 위한 방법.

청구항 9

네트워크 엔티티에 의한 무선 통신들을 위한 방법으로서,

물리 업링크 제어 채널 (PUCCH) 송신물에서 업링크 제어 정보 (UCI) 를 송신하기 위해 이용가능한 리소스들의 서브세트를 사용자 장비에 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 송신하는 단계로서,

상기 DCI 는 제 1 물리 다운링크 제어 채널 (PDCCH) 송신물의 하나 이상의 리소스들 상에서 수신되고, 상기 서브세트는 복수의 서브세트들 중 하나이고, 상기 복수의 서브세트들의 각각은 PUCCH 리소스들의 고유 서브세트에 대응하고; 그리고

RI 비트들의 수는 X 이고, PUCCH 리소스들의 총 수는 Y 이고, 상기 PUCCH 리소스들의 서브세트들의 총 수는 2^X 이고, 상기 서브세트들의 총 수의 $(Y \bmod 2^X)$ 는 $(\text{floor}(Y/2^X)+1)$ PUCCH 리소스들로 이루어지고, 그리고 상기 서브세트들의 총 수의 임의의 나머지는 $(\text{floor}(Y/2^X))$ PUCCH 리소스들로 이루어지는, 상기 다운링크 제어 정보 (DCI) 를 송신하는 단계;

상기 DCI 의 상기 RI 비트들에 기초하여, PUCCH 에서 UCI 를 송신하는데 이용가능한 상기 리소스들의 서브세트를 결정하는 단계;

PDCCH 리소스들 대 PUCCH 리소스들의 암시적인 맵핑 및 상기 제 1 PDCCH 송신물의 상기 하나 이상의 리소스들에 기초하여 상기 UCI 를 모니터링하기 위해, 결정된 상기 리소스들의 서브세트 내에서 특정 PUCCH 리소스를 식별하는 단계; 및

상기 UCI 에 대해, 상기 특정 PUCCH 리소스를 모니터링하는 단계를 포함하는, 네트워크 엔티티에 의한 무선 통신들을 위한 방법.

청구항 10

제 9 항에 있어서,

다수의 컴포넌트 캐리어들 (CC들) 을 통해 또는 다수의 슬롯들에 걸쳐 다수의 PDCCH 송신물들을 송신하는 단계를 더 포함하며, 상기 UCI 는 상기 다수의 PDCCH 송신물들을 확인응답하는, 네트워크 엔티티에 의한 무선 통신들을 위한 방법.

청구항 11

제 9 항에 있어서,

다수의 PDCCH 송신물들을 송신하는 단계를 더 포함하며, 상기 제 1 PDCCH 송신물은 상기 다수의 PDCCH 송신물들 중 최종 송신물인, 네트워크 엔티티에 의한 무선 통신들을 위한 방법.

청구항 12

제 9 항에 있어서,

다수의 PDCCH 송신물들을 송신하는 단계를 더 포함하며, 상기 제 1 PDCCH 송신물은 상기 다수의 PDCCH 송신물들의 최소 컴포넌트 캐리어 (CC) 인덱스를 갖는, 네트워크 엔티티에 의한 무선 통신들을 위한 방법.

청구항 13

제 9 항에 있어서,

다수의 PDCCH 송신물들을 송신하는 단계를 더 포함하며, 상기 UCI 는 상기 다수의 PDCCH 송신물들을 확인응답하고, 상기 UCI 는 동일한 업링크 (UL) 슬롯에서 통신되는, 네트워크 엔티티에 의한 무선 통신들을 위한 방법.

청구항 14

제 9 항에 있어서,

복수의 서브세트들 중 적어도 2 개의 서브세트들은 상이한 크기들을 가지는, 네트워크 엔티티에 의한 무선 통신들을 위한 방법.

청구항 15

제 9 항에 있어서,

복수의 서브세트들의 각각은 동일한 크기를 가지는, 네트워크 엔티티에 의한 무선 통신들을 위한 방법.

청구항 16

제 9 항에 있어서,

상기 암시적인 맵핑은 상기 제 1 PDCCH 송신물의 제어 채널 엘리먼트 (CCE) 인덱스에 기초하는, 네트워크 엔티티에 의한 무선 통신들을 위한 방법.

청구항 17

사용자 장비로서,

메모리; 및

상기 메모리에 커플링된 프로세서를 포함하며,

상기 프로세서는,

물리 업링크 제어 채널 (PUCCH) 송신물에서 업링크 제어 정보 (UCI) 를 송신하기 위해 이용가능한 리소스들의 서브세트를 상기 사용자 장비에 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 수신하는 것으로서,

상기 DCI 는 제 1 물리 다운링크 제어 채널 (PDCCH) 송신물의 하나 이상의 리소스들 상에서 수신되고, 상기 서브세트는 복수의 서브세트들 중 하나이고, 상기 복수의 서브세트들의 각각은 PUCCH 리소스들의 고유 서브세트에 대응하고; 그리고

RI 비트들의 수는 X 이고, PUCCH 리소스들의 총 수는 Y 이고, 상기 PUCCH 리소스들의 서브세트들의 총 수는 2^X 이고, 상기 서브세트들의 총 수의 $(Y \text{ modulo } 2^X)$ 는 $(\text{floor}(Y/2^X)+1)$ PUCCH 리소스들로 이루어지고, 그리고 상기 서브세트들의 총 수의 임의의 나머지는 $(\text{floor}(Y/2^X))$ PUCCH 리소스들로 이루어지는, 상기 다운링크 제어 정보 (DCI) 를 수신하고;

상기 DCI 의 상기 RI 비트들에 기초하여, PUCCH 에서 UCI 를 송신하는데 이용가능한 상기 리소스들의 서브세트를 결정하고;

PDCCH 리소스들 대 PUCCH 리소스들의 암시적인 맵핑 및 상기 제 1 PDCCH 송신물의 상기 하나 이상의 리소스들에 기초하여 상기 UCI 를 송신하기 위해, 결정된 상기 리소스들의 서브세트 내에서 특정 PUCCH 리소스를 식별하고; 그리고

특정 PUCCH 리소스를 사용하여 상기 UCI 를 송신하도록
구성되는, 사용자 장비.

청구항 18

제 17 항에 있어서,

상기 프로세서는 추가로,

다수의 컴포넌트 캐리어들 (CC들) 을 통해 또는 다수의 슬롯들에 걸쳐 다수의 PDCCH 송신물들을 수신하도록

구성되며, 상기 UCI 는 상기 다수의 PDCCH 송신물들을 확인응답하는, 사용자 장비.

청구항 19

제 17 항에 있어서,

상기 프로세서는 추가로 다수의 PDCCH 송신물들을 수신하도록 구성되고, 상기 제 1 PDCCH 송신물은 상기 다수의 PDCCH 송신물들 중 최종 송신물인, 사용자 장비.

청구항 20

제 17 항에 있어서,

상기 프로세서는 추가로 다수의 PDCCH 송신물들을 수신하도록 구성되고, 상기 제 1 PDCCH 송신물은 상기 다수의 PDCCH 송신물들의 최소 컴포넌트 캐리어 (CC) 인덱스를 갖는, 사용자 장비.

청구항 21

제 17 항에 있어서,

상기 프로세서는 추가로 다수의 PDCCH 송신물들을 수신하도록 구성되고, 상기 다수의 PDCCH 송신물들을 확인응답하는 상기 UCI 는 동일한 업링크 (UL) 슬롯에서 전송되는, 사용자 장비.

청구항 22

제 17 항에 있어서,

복수의 서브세트들 중 적어도 2 개의 서브세트들은 상이한 크기들을 가지는, 사용자 장비.

청구항 23

제 17 항에 있어서,

복수의 서브세트들의 각각은 동일한 크기를 가지는, 사용자 장비.

청구항 24

제 17 항에 있어서,

상기 암시적인 맵핑은 상기 제 1 PDCCH 송신물의 제어 채널 엘리먼트 (CCE) 인덱스에 기초하는, 사용자 장비.

청구항 25

네트워크 엔티티로서,

메모리; 및

상기 메모리에 커플링된 프로세서를 포함하며,

상기 프로세서는,

물리 업링크 제어 채널 (PUCCH) 송신물에서 업링크 제어 정보 (UCI) 를 송신하기 위해 이용가능한 리소스들의 서브세트를 사용자 장비에 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운

링크 제어 정보 (DCI) 를 송신하는 것으로서,

상기 DCI 는 제 1 물리 다운링크 제어 채널 (PDCCH) 송신물의 하나 이상의 리소스들 상에서 송신되고, 상기 서브세트는 복수의 서브세트들 중 하나이고, 상기 복수의 서브세트들의 각각은 PUCCH 리소스들의 고유 서브세트에 대응하고; 그리고

RI 비트들의 수는 X 이고, PUCCH 리소스들의 총 수는 Y 이고, 상기 PUCCH 리소스들의 서브세트들의 총 수는 2^X 이고, 상기 서브세트들의 총 수의 ($Y \bmod 2^X$) 는 $(\text{floor}(Y/2^X)+1)$ PUCCH 리소스들로 이루어지고, 그리고 상기 서브세트들의 총 수의 임의의 나머지는 $(\text{floor}(Y/2^X))$ PUCCH 리소스들로 이루어지는, 상기 다운링크 제어 정보 (DCI) 를 송신하고;

상기 DCI 의 상기 RI 비트들에 기초하여, PUCCH 에서 UCI 를 송신하는데 이용가능한 상기 리소스들의 서브세트를 결정하고;

PDCCH 리소스들 대 PUCCH 리소스들의 암시적인 맵핑 및 상기 제 1 PDCCH 송신물의 상기 하나 이상의 리소스들에 기초하여 상기 UCI 를 모니터링하기 위해, 결정된 상기 리소스들의 서브세트 내에서 특정 PUCCH 리소스를 식별하고; 그리고

상기 UCI 에 대한 특정 PUCCH 리소스를 모니터링하도록 구성되는, 네트워크 엔티티.

청구항 26

제 25 항에 있어서,

상기 프로세서는 추가로,

다수의 컴포넌트 캐리어들 (CC들) 을 통해 또는 다수의 슬롯들에 걸쳐 다수의 PDCCH 송신물들을 송신하도록

구성되며, 상기 UCI 는 상기 다수의 PDCCH 송신물들을 확인응답하는, 네트워크 엔티티.

청구항 27

제 25 항에 있어서,

상기 프로세서는 추가로 다수의 PDCCH 송신물들을 송신하도록 구성되고, 상기 제 1 PDCCH 송신물은 상기 다수의 PDCCH 송신물들 중 최종 송신물인, 네트워크 엔티티.

청구항 28

제 25 항에 있어서,

상기 프로세서는 추가로 다수의 PDCCH 송신물들을 송신하도록 구성되고, 상기 제 1 PDCCH 송신물은 상기 다수의 PDCCH 송신물들의 최소 컴포넌트 캐리어 (CC) 인덱스를 갖는, 네트워크 엔티티.

청구항 29

제 25 항에 있어서,

상기 프로세서는 추가로 다수의 PDCCH 송신물들을 송신하도록 구성되고, 상기 UCI 는 상기 다수의 PDCCH 송신물들을 확인응답하고, 상기 UCI 는 동일한 업링크 (UL) 슬롯에서 통신되는, 네트워크 엔티티.

청구항 30

제 25 항에 있어서,

복수의 서브세트들 중 적어도 2 개의 서브세트들은 상이한 크기들을 가지는, 네트워크 엔티티.

청구항 31

제 25 항에 있어서,

복수의 서브세트들의 각각은 동일한 크기를 가지는, 네트워크 엔티티.

청구항 32

제 25 항에 있어서,

상기 암시적인 맵핑은 상기 제 1 PDCCH 송신물의 제어 채널 엘리먼트 (CCE) 인덱스에 기초하는, 네트워크 엔티티.

발명의 설명

기술 분야

[0001] 관련 출원들에 대한 상호 참조

[0002] 본 출원은, 본원의 양수인에게 양도되고 본 명세서에 참조로서 명확히 통합된, 2017 년 12 월 1 일자로 출원된 미국 가특허 제 62/593,866 호의 이익을 주장하는, 2018 년 11 월 1 일자로 출원된 미국 출원 제 16/177,858 호를 우선권 주장한다.

[0003] 본 개시는 일반적으로 물리 업링크 제어 채널 (PUCCH) 송신물들에 대한 리소스 할당을 위한 통신 시스템들 및 방법들 및 장치들에 관한 것이다.

배경 기술

[0004] 무선 통신 시스템들은 전화, 비디오, 데이터, 메시징 및 브로드캐스트들과 같은 다양한 원격통신 서비스들을 제공하기 위해 널리 전개된다. 통상적인 무선 통신 시스템들은 가용 시스템 리소스들 (예를 들어, 대역폭, 송신 전력) 을 공유함으로써 다중의 사용자들과의 통신을 지원 가능한 다중 액세스 기술들을 채용할 수도 있다.

그러한 다중 액세스 기술들의 예들은 롱 텀 에볼루션 (LTE) 시스템들, 코드 분할 다중 액세스 (CDMA) 시스템들, 시간 분할 다중 액세스 (TDMA) 시스템들, 주파수 분할 다중 액세스 (FDMA) 시스템들, 직교 주파수 분할 다중 액세스 (OFDMA) 시스템들, 단일-캐리어 주파수 분할 다중 액세스 (SC-FDMA) 시스템들, 및 시간 분할 동기식 코드 분할 다중 액세스 (TD-SCDMA) 시스템들을 포함한다.

[0005] 일부 예들에서, 무선 다중-액세스 통신 시스템은 다수의 기지국들을 포함할 수도 있고, 이 기지국들 각각은, 다르게는 사용자 장비 (UE) 들로 알려진 다중 통신 디바이스들에 대한 통신을 동시에 지원한다. LTE 또는 LTE-A 네트워크에서, 하나 이상의 기지국들의 세트는 e노드B (eNB) 를 정의할 수도 있다. 다른 예들에서 (예를 들어, 다음 세대 또는 5G 네트워크에서), 무선 다중 액세스 통신 시스템은 다수의 중앙 유닛들 (CU들) (예를 들어, 중앙 노드들 (CN들), 액세스 노드 제어기들 (ANC들) 등) 과 통신하는 다수의 분포된 유닛들 (DU들) (예를 들어, 에지 유닛들 (EU들), 에지 노드들 (EN들), 라디오 헤드들 (RH들), 스마트 라디오 헤드들 (SRH들), 송신 수신 포인트들 (TRP들) 등) 을 포함할 수도 있으며, 여기서 중앙 유닛과 통신하는 하나 이상의 분포된 유닛들의 세트는 액세스 노드 (예를 들어, 뉴 라디오 기지국 (NR BS), 뉴 라디오 노드-B (NR NB), 네트워크 노드, 5G NB, eNB 등) 를 정의할 수도 있다. 기지국 또는 DU 는 (예를 들어, 기지국으로부터 또는 UE 로의 송신들을 위한) 다운링크 채널들 및 (예를 들어, UE 로부터 기지국 또는 분포된 유닛으로의 송신들을 위한) 업링크 채널들 상에서 UE들의 세트와 통신할 수도 있다.

[0006] 이들 다중 액세스 기술들은 상이한 무선 디바이스들로 하여금 지방 자치체 (municipal), 국가, 지방 그리고 심지어 국제적 수준으로 통신할 수 있게 하는 공통 프로토콜을 제공하기 위해 다양한 원격통신 표준들에서 채택되어 왔다. 신생의 원격통신 표준의 예는 NR (new radio), 예를 들어, 5G 무선 액세스이다. NR 은 제 3 세대 파트너십 프로젝트 (3GPP) 에 의해 공포된 LTE 모바일 표준에 대한 향상물들의 세트이다. 이는 스펙트럼 효율을 개선하는 것, 비용을 저감시키는 것, 서비스들을 개선하는 것, 새로운 스펙트럼을 이용하는 것, 및 다운링크 (DL) 상의 및 업링크 (UL) 상의 사이클릭 프리픽스 (CP) 를 갖는 OFDMA 뿐 아니라 빔포밍, 다중입력 다중출력 (MIMO) 안테나 기술, 및 캐리어 집성을 이용하여 다른 공개 표준들과 더 우수하게 통합하는 것에 의해, 모바일 광대역 인터넷 액세스를 더 우수하게 지원하도록 설계된다.

발명의 내용

과제의 해결 수단

- [0007] 본 개시물의 시스템들, 방법들 및 디바이스들 각각은 수개의 양태들을 가지며, 이들 양태들 중 어떠한 단일의 양태도 그 바람직한 속성들을 유일하게 책임지지 않는다. 뒤따르는 청구항들에 의해 표현되는 본 개시의 범위를 제한함이 없이, 일부 특징들이 이제 간략하게 논의될 것이다. 이 논의를 고려한 이후, 특히, "상세한 설명"이라는 제목의 섹션을 읽은 후, 무선 네트워크에서 액세스 포인트들과 스테이션들 간의 개선된 통신들을 포함한 이점들을 본 개시의 특징부들이 어떻게 제공하는지를 이해할 것이다.
- [0008] 양태들은 일반적으로, 첨부 도면들을 참조하여 본 명세서에서 실질적으로 설명되는 바와 같은 그리고 첨부 도면들에 의해 도시된 바와 같은 방법들, 장치, 시스템들, 컴퓨터 판독가능 매체들, 및 프로세싱 시스템들을 포함한다.
- [0009] 특정 양태들은 UE 에 의한 무선 통신을 위한 방법을 제공한다. 그 방법은 일반적으로, 물리 업링크 제어 채널 (PUCCH) 송신물에서 업링크 제어 정보 (UCI) 를 송신하기 위해 이용가능한 리소스들의 서브세트를 사용자 장비에 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 수신하는 단계를 포함하며, 상기 DCI 는 제 1 물리 다운링크 제어 채널 (PDCCH) 송신물의 하나 이상의 리소스들을 통해 수신된다. 방법은 PDCCH 리소스들 대 PUCCH 리소스들의 암시적인 맵핑 및 제 1 PDCCH 송신물의 하나 이상의 리소스들에 기초하여 UCI 를 송신하기 위해, RI 비트들에 의해 표시된 서브세트 내의 리소스들을 식별하는 단계를 더 포함한다. 방법은 식별된 리소스들을 사용하여 UCI 를 송신하는 단계를 더 포함한다.
- [0010] 특정 양태들은 UE 에 의한 무선 통신을 위한 방법을 제공한다. 그 방법은 일반적으로, 기지국으로부터, 하나 이상의 다운링크 할당 인덱스 (DAI) 비트들을 포함하는 업링크 허여를 수신하는 단계를 포함한다. 방법은 DAI 비트들에 기초하여 확인응답 (ACK) 을 송신하기 위해 사용할 비트들의 수를 결정하는 단계를 더 포함한다. 방법은 기지국으로, 결정된 비트들의 수를 사용하여 ACK 를 송신하는 단계를 더 포함한다.
- [0011] 특정 양태들은 네트워크 엔티티에 의한 무선 통신을 위한 방법을 제공한다. 그 방법은 일반적으로, 물리 업링크 제어 채널 (PUCCH) 송신물에서 업링크 제어 정보 (UCI) 를 송신하기 위해 이용가능한 리소스들의 서브세트를 사용자 장비에 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 송신하는 단계를 포함하며, 상기 DCI 는 제 1 물리 다운링크 제어 채널 (PDCCH) 송신물의 하나 이상의 리소스들을 통해 송신된다. 방법은 PDCCH 리소스들 대 PUCCH 리소스들의 암시적인 맵핑 및 제 1 PDCCH 송신물의 하나 이상의 리소스들에 기초하여 UCI 에 대해 모니터링하기 위해, RI 비트들에 의해 표시된 서브세트 내의 리소스들을 식별하는 단계를 더 포함한다. 방법은 UCI 에 대해, 식별된 리소스들을 모니터링하는 단계를 더 포함한다.
- [0012] 특정 양태들은 네트워크 엔티티에 의한 무선 통신을 위한 방법을 제공한다. 그 방법은 일반적으로, 사용자 장비로, 다운링크 할당 인덱스 (DAI) 비트들에 기초하여 사용자 장비가 확인응답 (ACK) 을 송신하기 위해 사용할 비트들의 수를 표시하는 하나 이상의 DAI 비트들을 포함하는 업링크 허여를 송신하는 단계를 포함한다. 방법은 사용자 장비로부터, 비트들의 수를 사용하여 ACK 를 수신하는 단계를 더 포함한다.
- [0013] 특정 양태들은 메모리 및 메모리에 커플링된 프로세서를 포함하는 사용자 장비를 제공한다. 프로세서는, 물리 업링크 제어 채널 (PUCCH) 송신물에서 업링크 제어 정보 (UCI) 를 송신하기 위해 이용가능한 리소스들의 서브세트를 사용자 장비에 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 수신하도록 구성되며, 상기 DCI 는 제 1 물리 다운링크 제어 채널 (PDCCH) 송신물의 하나 이상의 리소스들을 통해 수신된다. 프로세서는 추가로, PDCCH 리소스들 대 PUCCH 리소스들의 암시적인 맵핑 및 제 1 PDCCH 송신물의 하나 이상의 리소스들에 기초하여 UCI 를 송신하기 위해, RI 비트들에 의해 표시된 서브세트 내의 리소스들을 식별하도록 구성된다. 프로세서는 추가로, 식별된 리소스들을 사용하여 UCI 를 송신하도록 구성된다.
- [0014] 특정 양태들은 메모리 및 메모리에 커플링된 프로세서를 포함하는 사용자 장비를 제공한다. 프로세서는 기지국으로부터, 하나 이상의 다운링크 할당 인덱스 (DAI) 비트들을 포함하는 업링크 허여를 수신하도록 구성된다. 프로세서는 추가로, DAI 비트들에 기초하여 확인응답 (ACK) 을 송신하기 위해 사용할 비트들의 수를 결정하도록 구성된다.
- [0015] 특정 양태들은 메모리 및 메모리에 커플링된 프로세서를 포함하는 네트워크 엔티티를 제공한다. 프로세서는 추가로, 물리 업링크 제어 채널 (PUCCH) 송신물에서 업링크 제어 정보 (UCI) 를 송신하기 위해 이용가능한 리소스들의 서브세트를 사용자 장비에 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 송신하도록 구성되며, 상기 DCI 는 제 1 물리 다운링크 제어 채널 (PDCCH) 송신물의

하나 이상의 리소스들을 통해 송신된다. 프로세서는 추가로, PDCCH 리소스들 대 PUCCH 리소스들의 암시적인 맵핑 및 제 1 PDCCH 송신물의 하나 이상의 리소스들에 기초하여 UCI 에 대하여 모니터링하기 위해, RI 비트들에 의해 표시된 서브셋 내의 리소스들을 식별하도록 구성된다. 프로세서는 추가로, UCI 에 대하여 식별된 리소스를 모니터링하도록 구성된다.

[0016] 특정 양태들은 메모리 및 메모리에 커플링된 프로세서를 포함하는 네트워크 엔티티를 제공한다. 프로세서는, 사용자 장비로, 다운링크 할당 인덱스 (DAI) 비트들에 기초하여 사용자 장비가 확인응답 (ACK) 을 송신하기 위해 사용할 비트들의 수를 표시하는 하나 이상의 DAI 비트들을 포함하는 업링크 허여를 송신하도록 구성된다. 프로세서는 추가로, 사용자 장비로부터, 비트들의 수를 사용하여 ACK 를 수신하도록 구성된다.

[0017] 전술한 목적 및 관련 목적의 달성을 위해, 하나 이상의 양태들은, 이하에 완전히 설명되고 특히 청구항들에서 언급된 특징들을 포함한다. 이하의 설명 및 첨부된 도면들은 하나 이상의 양태들의 특정 예시적인 특징들을 상세하게 제시한다. 하지만, 이들 특징들은 다양한 양태들의 원리들이 채용될 수도 있는 다양한 방식들 중 소수만을 나타내고 이 설명은 모든 그러한 양태들 및 그들의 등가물을 포함하도록 의도된다.

도면의 간단한 설명

[0018] 본 개시의 상기 기재된 특징들이 상세히 이해될 수 있는 방식으로, 상기 간략히 요약된 더 특정한 설명이 양태들을 참조하여 행해질 수도 있으며, 이 양태들 중 일부는 첨부 도면들에 예시된다. 하지만, 첨부 도면들은 본 개시의 오직 특정한 통상적인 양태들만을 예시할 뿐이고, 따라서, 본 설명은 다른 동일 효과의 양태들을 허용할 수도 있으므로, 본 발명의 범위를 제한하는 것으로 고려되지 않음이 주목되어야 한다.

도 1 은 본 개시의 특정 양태들에 따른, 예시적인 원격통신 시스템을 개념적으로 예시한 블록 다이어그램이다.

도 2 는 본 개시의 특정 양태들에 따른, 분산형 RAN 의 예시적인 논리 아키텍처를 예시한 블록 다이어그램이다.

도 3 은 본 개시의 특정 양태들에 따른, 분산형 RAN 의 예시적인 논리 아키텍처를 예시한 다이어그램이다.

도 4 는 본 개시의 특정 양태들에 따른, 예시적인 BS 및 사용자 장비 (UE) 의 설계를 개념적으로 예시한 블록 다이어그램이다.

도 5 는 본 개시의 특정 양태들에 따른, 통신 프로토콜 스택을 구현하기 위한 예들을 도시한 다이어그램이다.

도 6 은 본 개시의 특정 양태들에 따른, DL-중심 서브프레임의 일 예를 도시한다.

도 7 은 본 개시의 특정 양태들에 따른, UL-중심 서브프레임의 일 예를 도시한다.

도 8a 및 도 8b 는 본 개시의 특정 양태에 따라, 각각 예시적인 업링크 및 다운링크 구조들을 도시한다.

도 9 는 본 개시의 특정 양태들에 따른, 네트워크 엔티티에 의한 무선 통신들을 위한 예시적인 동작들을 예시한다.

도 10 은 본 개시의 특정 양태들에 따른, 사용자 장비에 의한 무선 통신들을 위한 예시적인 동작들을 예시한다.

도 11 은 본 개시의 특정 양태들에 따른, 물리 업링크 제어 채널 (PUCCH) 송신물을 위한 리소스 할당의 예를 도시한다.

도 12 는 본 개시의 양태들에 따른, 본 명세서에 개시된 기술들에 대한 동작들을 수행하도록 구성된 다양한 컴포넌트들을 포함할 수도 있는 통신 디바이스를 나타낸다.

이해를 용이하게 하기 위해, 동일한 참조 부호들은, 가능할 경우, 도면들에 공통인 동일한 엘리먼트들을 지정하도록 사용되었다. 일 양태에 개시된 엘리먼트들은 특정 기재 없이 다른 양태들에 유리하게 활용될 수도 있음이 고려된다.

발명을 실시하기 위한 구체적인 내용

[0019] 본 개시의 양태들은 물리 업링크 제어 채널 (PUCCH) 에서 업링크 제어 정보를 송신하기 위해 할당된 리소스들을 결정하기 위한 방법들 및 장치에 관한 것이다.

[0020] NR 은 넓은 대역폭 (예컨대, 80MHz 이상) 을 목표로 하는 eMBB (Enhanced mobile broadband), 높은 캐리어 주파수 (예컨대, 60 GHz) 를 목표로 하는 밀리미터 파 (mmW), 비-역호환가능한 MTC 기술들을 목표로 하는 대규모 MTC (mMTC), 및/또는 초고신뢰도 저 레이턴시 통신 (URLLC) 을 목표로 하는 미션 크리티컬과 같은 다양한 무선

통신 서비스들을 지원할 수도 있다. 이들 서비스들은 레이턴시 및 신뢰성 조건들을 포함할 수 있다. 이들 서비스들은 또한 개개의 서비스 품질 (QoS) 조건들을 충족시키기 위해 상이한 송신 시간 인터벌들 (TTI) 을 가질 수도 있다. 또한, 이들 서비스들은 동일한 서브프레임에 공존할 수도 있다.

[0021] 다음의 설명은 예들을 제공하며, 청구항들에 기재된 범위, 적용가능성, 또는 예들을 한정하는 것은 아니다. 본 개시의 범위로부터 벗어남이 없이 논의된 엘리먼트들의 기능 및 배열에 있어서 변화들이 이루어질 수도 있다. 다양한 예들은 다양한 절차 또는 컴포넌트들을 적절히 생략, 치환 또는 추가할 수도 있다. 예를 들어, 설명된 방법들은 설명된 것과 상이한 순서로 수행될 수도 있고, 다양한 단계들이 추가, 생략 또는 조합될 수도 있다. 또한, 일부 예들에 관하여 설명된 특징들은 다른 예들에서 결합될 수도 있다. 예를 들어, 본 명세서에서 설명된 임의의 수의 양태들을 이용하여 일 장치가 구현될 수도 있거나 일 방법이 실시될 수도 있다. 부가적으로, 본 개시의 범위는, 본 명세서에 기재된 본 개시의 다양한 양태들에 부가한 또는 그 이외의 구조 및 기능, 또는 다른 구조, 기능을 이용하여 실시되는 그러한 장치 또는 방법을 커버하도록 의도된다. 본 명세서에서 개시된 본 개시의 임의의 양태는 청구항의 하나 이상의 엘리먼트들에 의해 구현될 수도 있음이 이해되어야 한다. 단어 "예시적인" 은 “예, 예증, 또는 예시로서 기능함” 을 의미하도록 본 명세서에서 사용된다. "예시적인" 것으로서 본 명세서에서 설명된 임의의 양태는 다른 양태들에 비해 반드시 선호되거나 유리한 것으로서 해석되지는 않는다.

[0022] 본 명세서에서 설명되는 기법들은 LTE, CDMA, TDMA, FDMA, OFDMA, SC-FDMA 및 다른 네트워크들과 같은 다양한 무선 통신 네트워크들을 위해 사용될 수도 있다. 용어들 "네트워크" 및 "시스템" 은 종종 상호대체가능하게 사용된다. CDMA 네트워크는 유니버설 지상 무선 액세스 (UTRA), cdma2000 등과 같은 무선 기술을 구현할 수도 있다. UTRA 는 광대역 CDMA (WCDMA) 및 CDMA 의 다른 변형들을 포함한다. cdma2000 은 IS-2000, IS-95 및 IS-856 표준들을 커버한다. TDMA 네트워크는 모바일 통신용 글로벌 시스템 (GSM) 과 같은 무선 기술을 구현할 수도 있다. OFDMA 네트워크는 NR (예를 들어, 5G RA), 진화된 UTRA (E-UTRA), 울트라 모바일 광대역 (UMB), IEEE 802.11 (Wi-Fi), IEEE 802.16 (WiMAX), IEEE 802.20, 플래시-OFDMA 등과 같은 무선 기술을 구현할 수도 있다. UTRA 및 E-UTRA 는 유니버설 모바일 원격통신 시스템 (UMTS) 의 부분이다. NR 은 5G 기술 포럼 (5GTF) 과 함께 개발 중인 신생의 무선 통신 기술이다. 3GPP 롱 텀 에볼루션 (LTE) 및 LTE-어드밴스드 (LTE-A) 는 E-UTRA 를 사용한 UMTS 의 릴리스들이다. UTRA, E-UTRA, UMTS, LTE, LTE-A 및 GSM은 "3rd Generation Partnership Project (3GPP)" 로 명명된 조직으로부터의 문헌들에서 설명된다. cdma2000 및 UMB 는 "3rd Generation Partnership Project 2 (3GPP2)" 로 명명된 조직으로부터의 문헌들에서 설명된다. 본 명세서에서 설명된 기법들은 상기 언급된 무선 네트워크들 및 무선 기술들뿐 아니라 다른 무선 네트워크들 및 무선 기술들을 위해 사용될 수도 있다. 명료화를 위해, 양태들이 3G 및/또는 4G 무선 기술들과 공통으로 연관된 용어를 사용하여 본 명세서에서 설명될 수도 있지만, 본 개시의 양태들은 NR 기술들을 포함한 5G 및 그 이후와 같은 다른 세대 기반 통신 시스템들에 적용될 수 있다.

[0023] 예시적인 무선 통신 시스템

[0024] 도 1 은 본 개시의 양태들이 수행될 수도 있는, 뉴 라디오 (NR) 또는 5G 네트워크와 같은 예시적인 무선 네트워크 (100) 를 도시한다.

[0025] 도 1 에 도시된 것과 같이, 무선 네트워크 (100) 는 다수의 BS들 (110) 및 다른 네트워크 엔티티들을 포함할 수도 있다. BS 는 UE들과 통신하는 스테이션일 수도 있다. 각각의 BS (110) 는 특정 지리적 영역에 대한 통신 커버리지를 제공할 수도 있다. 3GPP 에 있어서, 용어 "셀" 은, 그 용어가 사용되는 맥락에 의존하여, 노드 B 의 커버리지 영역 및/또는 이 커버리지 영역을 서빙하는 노드 B 서브시스템을 지칭할 수 있다. NR 시스템들에 있어서 용어 "셀" 및 eNB, 노드 B, 5G NB, AP, NR BS, NR BS, 또는 TRP 는 상호대체가능일 수도 있다. 일부 예들에 있어서, 셀은 반드시 고정식일 필요는 없을 수도 있으며, 셀의 지리적 영역은 모바일 기지의 위치에 따라 이동할 수도 있다. 일부 예들에 있어서, 기지국들은 임의의 적합한 전송 네트워크를 이용하여, 직접 물리 커넥션, 가상 네트워크 등과 같은 다양한 타입들의 백홀 인터페이스들을 통해 무선 네트워크 (100) 에서의 하나 이상의 다른 기지국들 또는 네트워크 노드들 (도시 안 됨) 에 및/또는 서로에 상호연결될 수도 있다.

[0026] 일반적으로, 임의의 수의 무선 네트워크들이 주어진 지리적 영역에 배치될 수도 있다. 각각의 무선 네트워크는 특정 무선 액세스 기술 (RAT) 을 지원할 수도 있고, 하나 이상의 주파수들 상에서 동작할 수도 있다. RAT 는 또한 무선 기술, 에어 인터페이스 등으로서 지칭될 수도 있다. 주파수는 또한 캐리어, 주파수 채널 등으로서 지칭될 수도 있다. 각각의 주파수는, 상이한 RAT들의 무선 네트워크들 간의 간섭을 회피하기 위해

주어진 지리적 영역에 있어서 단일 RAT 를 지원할 수도 있다. 일부 경우들에 있어서, NR 또는 5G RAT 네트워크들이 전개될 수도 있다.

[0027] BS 는 매크로 셀, 피코 셀, 펌토 셀, 및/또는 다른 타입들의 셀에 대한 통신 커버리지를 제공할 수도 있다. 매크로 셀은 상대적으로 큰 지리적 영역 (예를 들어, 반경이 수 킬로미터) 을 커버할 수도 있고, 서비스 가입을 갖는 UE들에 의한 제한없는 액세스를 허용할 수도 있다. 피코 셀은 상대적으로 작은 지리적 영역을 커버할 수도 있고, 서비스 가입을 갖는 UE들에 의한 제한없는 액세스를 허용할 수도 있다. 펌토 셀은 상대적으로 작은 지리적 영역 (예를 들어, 홈) 을 커버할 수도 있고, 펌토 셀과의 연관을 갖는 UE들 (예를 들어, CSG (Closed Subscriber Group) 내의 UE들, 홈 내의 사용자들에 대한 UE들 등) 에 의한 제한된 액세스를 허용할 수도 있다. 매크로 셀에 대한 BS 는 매크로 BS 로서 지칭될 수도 있다. 피코 셀에 대한 BS 는 피코 BS 로서 지칭될 수도 있다. 펌토 셀에 대한 BS 는 펌토 BS 또는 홈 BS 로서 지칭될 수도 있다. 도 1 에 도시된 예에 있어서, BS들 (110a, 110b 및 110c) 은 각각 매크로 셀들 (102a, 102b 및 102c) 에 대한 매크로 BS들일 수도 있다. BS (110x) 는 피코 셀 (102x) 에 대한 피코 BS 일 수도 있다. BS들 (110y 및 110z) 은 각각 펌토 셀들 (102y 및 102z) 에 대한 펌토 BS들일 수도 있다. BS 는 하나 또는 다중의 (예를 들어, 3 개) 셀들을 지원할 수도 있다.

[0028] 무선 네트워크 (100) 는 또한 중계국들을 포함할 수도 있다. 중계국은, 업스트림 스테이션 (예를 들어, BS 또는 UE) 로부터 데이터 및/또는 다른 정보의 송신물을 수신하고 데이터 및/또는 다른 정보의 송신물을 다운스트림 스테이션 (예를 들어, UE 또는 BS) 으로 전송하는 스테이션이다. 중계국은 또한, 다른 UE들에 대한 송신물들을 중계하는 UE 일 수도 있다. 도 1 에 도시된 예에서, 중계국 (110r) 은 BS (110a) 와 UE (120r) 간의 통신을 용이하게 하기 위해 BS (110a) 및 UE (120r) 와 통신할 수도 있다. 중계국은 또한, 중계 BS, 중계기 등으로서 지칭될 수도 있다.

[0029] 무선 네트워크 (100) 는 상이한 타입들의 BS들, 예를 들어, 매크로 BS, 피코 BS, 펌토 BS, 중계기들 등을 포함하는 이종의 네트워크일 수도 있다. 이들 상이한 타입들의 BS들은 상이한 송신 전력 레벨들, 상이한 커버리지 영역들, 및 무선 네트워크 (100) 에서의 간섭에 대한 상이한 영향을 가질 수도 있다. 예를 들어, 매크로 BS 는 높은 송신 전력 레벨 (예를 들어, 20 와트) 을 가질 수도 있지만, 피코 BS, 펌토 BS, 및 중계기들은 더 낮은 송신 전력 레벨 (예를 들어, 1 와트) 을 가질 수도 있다.

[0030] 무선 네트워크 (100) 는 동기식 또는 비동기식 동작을 지원할 수도 있다. 동기식 동작에 대해, BS들은 유사한 프레임 타이밍을 가질 수도 있으며, 상이한 BS들로부터의 송신물들은 시간적으로 대략 정렬될 수도 있다. 비동기식 동작에 대해, BS들은 상이한 프레임 타이밍을 가질 수도 있으며, 상이한 BS들로부터의 송신물들은 시간적으로 정렬되지 않을 수도 있다. 본 명세서에서 설명된 기법들은 동기식 및 비동기식 동작 양자 모두에 대해 이용될 수도 있다.

[0031] 네트워크 제어기 (130) 는 BS들의 세트에 커플링될 수도 있고, 이들 BS들에 대한 조정 및 제어를 제공할 수도 있다. 네트워크 제어기 (130) 는 백홀을 통해 BS들 (110) 과 통신할 수도 있다. BS들 (110) 은 또한, 무선 또는 유선 백홀을 통해 예를 들어 직접적으로 또는 간접적으로 서로 통신할 수도 있다.

[0032] UE들 (120) (예를 들어, 120x, 120y 등) 은 무선 네트워크 (100) 전반에 걸쳐 산재될 수도 있으며, 각각의 UE 는 정지식 또는 이동식일 수도 있다. UE 는 또한, 이동국, 단말기, 액세스 단말기, 가입자 유닛, 스테이션, CPE (Customer Premises Equipment), 셀룰러 폰, 스마트 폰, 개인용 디지털 보조기 (PDA), 무선 모뎀, 무선 통신 디바이스, 핸드헬드 디바이스, 랩탑 컴퓨터, 코드리스 폰, 무선 로컬 루프 (WLL) 스테이션, 태블릿, 카메라, 게이밍 디바이스, 넷북, 스마트북, 울트라북, 의료용 디바이스 또는 의료용 장비, 생체인식 센서/디바이스, 스마트 시계, 스마트 의류, 스마트 안경, 스마트 손목 밴드, 스마트 보석 (예를 들어, 스마트 반지, 스마트 팔찌 등) 과 같은 웨어러블 디바이스, 엔터테인먼트 디바이스 (예를 들어, 뮤직 디바이스, 비디오 디바이스, 위성 무선기기 등), 차량 컴포넌트 또는 센서, 스마트 미터/센서, 산업용 제조 장비, 글로벌 포지셔닝 시스템 디바이스, 또는 무선 또는 유선 매체를 통해 통신하도록 구성된 임의의 다른 적합한 디바이스로서 지칭될 수도 있다. 일부 UE들은 진화된 또는 머신 타입 통신 (MTC) 디바이스들 또는 진화된 MTC (eMTC) 디바이스들로 고려될 수도 있다. MTC 및 eMTC UE들은, 예를 들어 BS, 다른 디바이스 (예를 들어, 원격 디바이스) 또는 일부 다른 엔티티와 통신할 수도 있는 로봇들, 드론들, 원격 디바이스들, 센서들, 미터들, 모니터들, 위치 태그들 등을 포함한다. 무선 노드는, 예를 들어, 유선 또는 무선 통신 링크를 통해 네트워크 (예를 들어, 인터넷과 같은 광역 네트워크 또는 셀룰러 네트워크) 에 대한 또는 네트워크로의 접속성을 제공할 수도 있다. 일부 UE들은 IoT (Internet-of-Things) 디바이스들로 고려될 수도 있다. 도 1 에 있어서, 이중 화살표들을 갖는

실선은 UE 와 서빙 BS 간의 원하는 송신들을 표시하며, 서빙 BS 는 다운링크 및/또는 업링크 상에서 UE 를 서빙하도록 지정된 BS 이다. 이 중 화살표들을 갖는 점선은 UE 와 BS 간의 간섭하는 송신들을 표시한다.

[0033] 특정 무선 네트워크들 (예를 들어, LTE) 은 다운링크 상에서 직교 주파수 분할 멀티플렉싱 (OFDM) 을 활용하고 업링크 상에서 단일 캐리어 주파수 분할 멀티플렉싱 (SC-FDM) 을 활용한다. OFDM 및 SC-FDM 은 시스템 대역폭을 다중의 (K개) 직교 서브캐리어들로 파티셔닝하고, 이들 직교 서브캐리어들은 또한, 톤들, 빈들 등으로서 통상 지칭된다. 각각의 서브캐리어는 데이터로 변조될 수도 있다. 일반적으로, 변조 심볼들은 OFDM 으로 주파수 도메인에서 그리고 SC-FDMA 로 시간 도메인에서 전송된다. 인접한 서브캐리어들 간의 스페이싱은 고정될 수도 있으며, 서브캐리어들의 총 수 (K) 는 시스템 대역폭에 의존할 수도 있다. 예를 들어, 서브캐리어들의 스페이싱은 15 kHz 일 수도 있으며, 최소 리소스 할당 ('리소스 블록' 으로 지칭됨) 은 12개 서브캐리어들 (또는 180 kHz) 일 수도 있다. 결과적으로, 공칭 FFT 사이즈는 1.25, 2.5, 5, 10 또는 20 메가헤르츠 (MHz) 의 시스템 대역폭에 대해 각각 128, 256, 512, 1024 또는 2048 과 동일할 수도 있다. 시스템 대역폭은 또한 서브대역들로 파티셔닝될 수도 있다. 예를 들어, 서브대역은 1.08 MHz (즉, 6 개 리소스 블록들) 를 커버할 수도 있으며, 1.25, 2.5, 5, 10 또는 20 MHz 의 시스템 대역폭에 대해 각각 1, 2, 4, 8 또는 16 개의 서브대역들이 존재할 수도 있다.

[0034] 본 명세서에서 설명된 예들의 양태들이 LTE 기술들과 연관될 수도 있지만, 본 개시의 양태들은 NR 과 같은 다른 무선 통신 시스템들로 적용가능할 수도 있다. NR 은 업링크 및 다운링크 상에서 CP 를 갖는 OFDM 을 활용할 수도 있고, 시분할 듀플렉스 (TDD) 을 사용하는 반이중 동작을 위한 지원을 포함할 수도 있다. 100 MHz 의 단일 컴포넌트 캐리어 대역폭이 지원될 수도 있다. NR 리소스 블록들은 0.1 ms 지속기간에 걸쳐 75 kHz 의 서브캐리어 대역폭을 갖는 12 개의 서브캐리어들에 걸쳐 있을 수도 있다. 각 라디오 프레임은 길이가 10 ms 인 50 개의 서브프레임들로 구성될 수도 있다. 결과적으로, 각각의 서브프레임은 0.2 ms 의 길이를 가질 수도 있다. 각각의 서브프레임은 데이터 송신에 대한 링크 방향 (즉, DL 또는 UL) 을 표시할 수도 있고, 각각의 서브 프레임에 대한 링크 방향은 동적으로 스위칭될 수도 있다. 각각의 서브프레임은 DL/UL 데이터 뿐 아니라 DL/UL 제어 데이터를 포함할 수도 있다. NR 에 대한 UL 및 DL 서브프레임들은 도 6 및 도 7 과 관련하여 이하에서 더 상세하게 기술될 수도 있다. 빔포밍이 지원될 수도 있으며 빔 방향이 동적으로 구성될 수도 있다. 프리코딩을 갖는 MIMO 송신들이 또한 지원될 수도 있다. DL 에서의 MIMO 구성들은, UE 당 2 개까지의 스트림들 및 8 개까지의 스트림들의 멀티-계층 DL 송신들을 갖는 8 개까지의 송신 안테나들을 지원할 수도 있다. UE 당 2 개까지의 스트림들을 갖는 멀티-계층 송신들이 지원될 수도 있다. 다중의 셀들의 집성은 8 개까지의 서빙 셀들로 지원될 수도 있다. 대안적으로, NR 은 OFDM 기반 이외의 상이한 에어 인터페이스를 지원할 수도 있다. NR 네트워크들은 CU들 및/또는 DU들과 같은 엔티티들을 포함할 수도 있다.

[0035] 일부 예들에 있어서, 에어 인터페이스로의 액세스가 스케줄링될 수도 있으며, 여기서, 스케줄링 엔티티 (예를 들어, 기지국) 는 그 서비스 영역 또는 셀 내의 일부 또는 모든 디바이스들 및 장비 사이의 통신을 위한 리소스들을 할당한다. 본 개시 내에서, 하기에서 더 논의되는 바와 같이, 스케줄링 엔티티는 하나 이상의 종속 엔티티들에 대한 리소스들을 스케줄링, 할당, 재구성, 및 해제하는 것을 책임질 수도 있다. 즉, 스케줄링된 통신에 대해, 종속 엔티티들은 스케줄링 엔티티에 의해 할당된 리소스들을 활용한다. 기지국들은 스케줄링 엔티티로서 기능을 할 수도 있는 유일한 엔티티들은 아니다. 즉, 일부 예들에 있어서, UE 는 하나 이상의 종속 엔티티들 (예컨대, 하나 이상의 다른 UE들) 을 위한 리소스들을 스케줄링하는 스케줄링 엔티티로서 기능할 수도 있다. 이 예에 있어서, UE 는 스케줄링 엔티티로서 기능하고 있고, 다른 UE들은 무선 통신을 위해 UE 에 의해 스케줄링된 리소스들을 활용한다. UE 는, 피어-투-피어 (P2P) 네트워크에서, 및/또는 메시 네트워크에서 스케줄링 엔티티로서 기능할 수도 있다. 메시 네트워크 예에서, UE들은 옵션으로, 스케줄링 엔티티와 통신하는 것에 더하여 서로 직접 통신할 수도 있다.

[0036] 따라서, 시간-주파수 리소스들로의 스케줄링된 액세스를 가지며 셀룰러 구성, P2P 구성, 및 메시 구성을 갖는 무선 통신 네트워크에서, 스케줄링 엔티티 및 하나 이상의 종속 엔티티들은 스케줄링된 리소스들을 활용하여 통신할 수도 있다.

[0037] 상기 언급된 바와 같이, RAN 은 CU 및 DU들을 포함할 수도 있다. NR BS (예컨대, eNB, 5G 노드 B, 노드 B, 송신 수신 포인트 (TRP), 액세스 포인트 (AP)) 는 하나 또는 다수의 BS들에 해당할 수도 있다. NR 셀들은 액세스 셀 (ACell들) 또는 데이터 전용 셀들 (DCell들) 로서 구성될 수 있다. 예를 들어, RAN (예컨대, 중앙 유닛 또는 분산형 유닛) 이 셀들을 구성할 수 있다. DCell들은, 캐리어 집성 또는 이중 접속성을 위해 사용되지만 초기 액세스, 셀 선택/재선택, 또는 핸드오버를 위해서는 사용되지 않는 셀들일 수도 있다. 일부 경우에, DCell들은 동기화 신호들을 송신하지 않을 수도 있다 - 일부 경우에, DCell들은 SS 를 송신할 수도

있다. NR BS들은 UE들에게 셀 타입을 나타내는 다운링크 신호들을 송신할 수도 있다. 셀 타입 표시에 기초하여, UE 는 NR BS 와 통신할 수도 있다. 예를 들어, UE 는 표시된 셀 타입에 기초하여 셀 선택, 액세스, 핸드오버, 및/또는 측정을 위해 고려할 NR BS들을 결정할 수도 있다.

[0038] 도 2 는 도 1 에 도시된 무선 통신 시스템에서 구현될 수도 있는 분산형 무선 액세스 네트워크 (RAN) (200) 의 예시적인 논리 아키텍처를 도시한다. 5G 액세스 노드 (206) 는 액세스 노드 제어기 (ANC)(202) 를 포함할 수도 있다. ANC 는 분산형 RAN (200) 의 중앙 유닛 (CU) 일 수도 있다. 차세대 코어 네트워크 (NG-CN) (204) 에 대한 백홀 인터페이스는 ANC 에서 종료할 수도 있다. 인접 차세대 액세스 노드들 (NG-AN들) 에 대한 백홀 인터페이스는 ANC 에서 종료할 수도 있다. ANC 는 하나 이상의 TRP들 (208) (이는 BS들, NR BS들, 노드 B들, 5G NB들, AP들, 또는 일부 다른 용어로 지칭될 수도 있다) 을 포함할 수도 있다. 상기 설명된 바와 같이, TRP 는 "셀" 과 상호교환가능하게 사용될 수도 있다.

[0039] TRP들 (208) 은 DU 일 수도 있다. TRP들은 하나의 ANC (ANC (202)) 또는 1 초과개의 ANC (도시되지 않음) 에 접속될 수도 있다. 예를 들어, RAN 공유, RaaS (radio as a service) 및 서비스 특정 AND 배치를 위해, TRP는 1 초과개의 ANC 에 접속될 수도 있다. TRP 는 하나 이상의 안테나 포트들을 포함할 수도 있다. TRP 들은 개별적으로 (예를 들어, 동적 선택) 또는 공동으로 (예를 들어, 공동 송신) UE에 트래픽을 서비스하도록 구성될 수도 있다.

[0040] 로컬 아키텍처 (200) 는 프론트홀 (fronthaul) 정의를 설명하기 위해 사용될 수도 있다. 아키텍처는 상이한 배치 타입들에서 프론트홀링 (fronthauling) 솔루션들을 지원하는 것으로 정의될 수도 있다. 예를 들어, 아키텍처는 송신 네트워크 능력들 (예를 들어, 대역폭, 레이턴시 및/또는 지터) 에 기초할 수도 있다.

[0041] 아키텍처는 LTE 와 특징들 및/또는 컴포넌트들을 공유할 수도 있다. 양태들에 따르면, 차세대 AN (NG-AN)(210) 은 NR 과의 이중 접속성을 지원할 수도 있다. NG-AN 은 LTE 및 NR 에 대해 공통 프론트홀을 공유할 수도 있다.

[0042] 아키텍처는 TRP들 (208) 간의 및 TRP들 (208) 중의 협력을 가능하게 할 수도 있다. 예를 들어, 협력은 ANC (202) 를 통해 TRP 내에서 및/또는 TRP들에 걸쳐 미리 세팅될 수도 있다. 양태들에 따르면, 어떠한 TRP 간 인터페이스도 필요/존재하지 않을 수도 있다.

[0043] 양태들에 따르면, 스플릿 논리 기능들의 동적 구성이 아키텍처 (200) 내에 존재할 수도 있다. 도 5 를 참조하여 더 상세히 설명될 바와 같이, 무선 리소스 제어 (RRC) 계층, PDCP (Packet Data Convergence Protocol) 계층, RLC (Radio Link Control) 계층, MAC (Medium Access Control) 계층 및 물리 (PHY) 계층들은 DU 또는 CU (예를 들어, 각각 TRP 또는 ANC) 에 적응적으로 배치될 수도 있다. 특정 양태들에 따르면, BS 는 중앙 유닛 (CU) (예를 들어, ANC (202)) 및/또는 하나 이상의 분산 유닛들 (예를 들어, 하나 이상의 TRP들 (208)) 을 포함할 수도 있다.

[0044] 도 3 은 본 개시의 양태들에 따른, 분산형 RAN (300) 의 예시적인 논리 아키텍처를 나타낸다. 중앙 집중형 코어 네트워크 유닛 (C-CU) (302) 은 코어 네트워크 기능들을 호스팅할 수도 있다. C-CU 는 중앙집중식으로 배치될 수도 있다. 피크 용량을 핸들링하기 위한 노력으로, C-CU 기능이 (예컨대, 어드밴스드 무선 서비스들 (AWS) 로) 오프로딩될 수도 있다.

[0045] 중앙 집중형 RAN 유닛 (C-RU) (304) 은 하나 이상의 ANC 기능들을 호스팅할 수도 있다. 옵션적으로, C-RU 는 코어 네트워크 기능들을 로컬로 호스팅할 수도 있다. C-RU 는 분산형 배치를 가질 수도 있다. C-RU 는 네트워크 에지에 더 가까울 수도 있다.

[0046] DU (306) 는 하나 이상의 TRP들 (에지 노드 (EN)), 에지 유닛 (EU), 라디오 헤드 (RH), 스마트 라디오 헤드 (SRH) 등) 를 호스팅할 수도 있다. DU 는 무선 주파수 (RF) 기능을 갖는 네트워크의 에지들에 위치될 수도 있다.

[0047] 도 4 는 도 1 에 도시된 BS (110) 및 UE (120) 의 예시적인 컴포넌트들을 도시하며, 이들은 본 개시의 양태들을 구현하도록 사용될 수도 있다. 앞서 설명된 것과 같이, BS 는 TRP 를 포함할 수도 있다. BS (110) 및 UE (120) 의 하나 이상의 컴포넌트들은 본 개시의 양태들을 실시하도록 사용될 수도 있다. 예를 들어, UE (120) 의 안테나들 (452), Tx/Rx (222), 프로세서들 (466, 458, 464), 및/또는 제어기/프로세서 (480), 및/또는 BS (110) 의 안테나들 (434), 프로세서들 (460, 420, 438), 및/또는 제어기/프로세서 (440) 는 본 명세서에서 설명된 동작들을 수행하도록 사용될 수도 있다.

- [0048] 도 4 는 도 1 에 있어서의 BS들 중 하나 및 UE들 중 하나일 수도 있는 BS (110) 및 UE (120) 의 설계의 블록 다이어그램을 도시한다. 제한된 연관 시나리오에 대해, 기지국 (110) 은 도 1 에 있어서의 매크로 BS (110c) 일 수도 있고 UE (120) 는 UE (120y) 일 수도 있다. 기지국 (110) 은 또한 기타 다른 타입의 기지국일 수도 있다. 기지국 (110) 은 안테나들 (434a 내지 434t) 을 구비할 수도 있고, UE (120) 는 안테나들 (452a 내지 452r) 을 구비할 수도 있다.
- [0049] 기지국 (110) 에서, 송신 프로세서 (420) 는 데이터 소스 (412) 로부터의 데이터 및 제어기/프로세서 (440) 로부터의 제어 정보를 수신할 수도 있다. 제어 정보는 PBCH (Physical Broadcast Channel), PCFICH (Physical Control Format Indicator Channel), PHICH (Physical Hybrid ARQ Indicator Channel), PDCCH (Physical Downlink Control Channel) 등에 대한 것일 수도 있다. 데이터는 PDSCH (Physical Downlink Shared Channel) 등에 대한 것일 수도 있다. 프로세서 (420) 는 데이터 및 제어 정보를 프로세싱 (예를 들어, 인코딩 및 심볼 맵핑) 하여, 각각, 데이터 심볼들 및 제어 심볼들을 획득할 수도 있다. 프로세서 (420) 는 또한, 예를 들어, PSS, SSS 및 셀 특정 간섭 신호를 위한 레퍼런스 심볼 (reference symbol) 들을 생성할 수도 있다. 송신 (TX) 다중입력 다중출력 (MIMO) 프로세서 (430) 는, 적용가능하다면, 데이터 심볼들, 제어 심볼들, 및/또는 레퍼런스 심볼들에 대한 공간 프로세싱 (예를 들어, 프리코딩) 을 수행할 수도 있고, 출력 심볼 스트림들을 변조기들 (MOD들) (432a 내지 432t) 에 제공할 수도 있다. 예를 들어, TX MIMO 프로세서 (430) 는 RS 멀티플렉싱을 위해 본 명세서에 설명된 특정 양태들을 수행할 수도 있다. 각각의 변조기 (432) 는 (예를 들어, OFDM 등에 대해) 개별 출력 심볼 스트림을 프로세싱하여 출력 샘플 스트림을 획득할 수도 있다. 각각의 변조기 (432) 는 출력 샘플 스트림을 추가로 프로세싱 (예를 들어, 아날로그로 컨버팅, 증폭, 필터링, 및 업컨버팅) 하여, 다운링크 신호를 획득할 수도 있다. 변조기들 (432a 내지 432t) 로부터의 다운링크 신호들은 안테나들 (434a 내지 434t) 을 통해 각각 송신될 수도 있다.
- [0050] UE (120) 에서, 안테나들 (452a 내지 452r) 은 기지국 (110) 으로부터 다운링크 신호들을 수신할 수도 있고, 수신된 신호들을 복조기 (DEMOD)들 (454a 내지 454r) 에 각각 제공할 수도 있다. 각각의 복조기 (454) 는 입력 샘플들을 획득하기 위해 개개의 수신된 신호를 컨디셔닝 (예를 들어, 필터링, 증폭, 하향변환 및 디지털화) 할 수도 있다. 각각의 복조기 (454) 는 또한, 수신된 심볼들을 획득하기 위해 (예를 들어, OFDM 등을 위한) 입력 샘플들을 프로세싱할 수도 있다. MIMO 검출기 (456) 는 모든 복조기들 (454a 내지 454r) 로부터 수신된 심볼들을 획득하고, 적용가능하다면, 수신된 심볼들에 대한 MIMO 검출을 수행하며, 검출된 심볼들을 제공할 수도 있다. 예를 들어, MIMO 검출기 (456) 는 여기서 설명된 기술들을 사용하여 송신된, 검출된 RS 를 제공할 수도 있다. 수신 프로세서 (458) 는 검출된 심볼들을 프로세싱 (예를 들어, 복조, 디인터리빙 및 디코딩) 하고, UE (120) 를 위한 디코딩된 데이터를 데이터 싱크 (460) 에 제공하고, 디코딩된 제어 정보를 제어기/프로세서 (480) 에 제공할 수도 있다. 하나 이상의 경우들에 따르면, CoMP 양태들은 일부 Tx/Rx 기능들뿐만 아니라 안테나들을 제공하여 이들이 분산형 유닛들 내에 상주하게 할 수 있다. 예를 들어, 일부 Tx/Rx 프로세싱은 중앙 유닛에서 수행될 수 있는 반면, 다른 프로세싱은 분산형 유닛에서 수행될 수 있다. 예를 들어, 다이어그램에 도시된 바와 같은 하나 이상의 양태들에 따르면, BS mod/demod (432) 는 분산형 유닛들에 있을 수도 있다.
- [0051] 업링크 상에서, UE (120) 에서, 송신 프로세서 (464) 는 데이터 소스 (462) 로부터의 (예를 들어, 물리 업링크 공유 채널 (PUSCH) 에 대한) 데이터, 및 제어기/프로세서 (480) 로부터의 (예를 들어, 물리 업링크 제어 채널 (PUCCH) 에 대한) 제어 정보를 수신 및 프로세싱할 수도 있다. 송신 프로세서 (464) 는 또한, 레퍼런스 신호에 대해 레퍼런스 심볼들을 생성할 수도 있다. 송신 프로세서 (464) 로부터의 심볼들은, 적용가능하다면, TX MIMO 프로세서 (466) 에 의해 프리코딩되고, (예컨대, SC-FDM 등에 대해) 복조기들 (454a 내지 454r) 에 의해 더 프로세싱되며, 기지국 (110) 으로 송신될 수도 있다. BS (110) 에서, UE (120) 로부터의 업링크 신호들은 안테나들 (434) 에 의해 수신되고, 변조기들 (432) 에 의해 프로세싱되고, 적용가능하다면, MIMO 검출기 (436) 에 의해 검출되며, 수신 프로세서 (438) 에 의해 더 프로세싱되어, UE (120) 에 의해 전송된 디코딩된 데이터 및 제어 정보를 획득할 수도 있다. 수신 프로세서 (438) 는 디코딩된 데이터를 데이터 싱크 (439) 에 그리고 디코딩된 제어 정보를 제어기/프로세서 (440) 에 제공할 수도 있다.
- [0052] 제어기들/프로세서들 (440 및 480) 은 기지국 (110) 및 UE (120) 에서의 동작을 각각 지시할 수도 있다. 기지국 (120) 에서의 프로세서 (440) 및/또는 다른 프로세서들 및 모듈들은, 예를 들어, 도 9 에 도시된 기능 블록들, 및/또는 본 명세서에서 설명된 기술들에 대한 다양한 프로세스들의 실행을 수행하거나 지시할 수도 있다. UE (120) 에서의 프로세서 (480) 및/또는 다른 프로세서들 및 모듈들은, 예를 들어, 도 10 에 도시된 기능 블록들, 및/또는 본 명세서에서 설명된 기술들에 대한 다양한 프로세스들의 실행을 수행하거나 지시할 수도 있다.

다. 메모리들 (442 및 482) 은 각각 BS (110) 및 UE (120) 에 대한 데이터 및 프로그램 코드들을 저장할 수도 있다. 스케줄러 (444) 는 다운링크 및/또는 업링크 상에서 데이터 송신을 위해 UE 들을 스케줄링할 수도 있다.

[0053] 도 5 는 본 개시의 특정 양태들에 따른, 통신 프로토콜 스택을 구현하기 위한 예들을 도시한 다이어그램 (500) 이다. 도시된 통신 프로토콜 스택들은 5G 시스템에서 동작하는 디바이스들 (예를 들어, 업링크 기반 이동성을 지원하는 시스템) 에 의해 구현될 수도 있다. 다이어그램 (500) 은 무선 리소스 제어 (RRC) 계층 (510), 패킷 데이터 수렴 프로토콜 (PDCP) 계층 (515), 무선 링크 제어 (RLC) 계층 (520), 매체 액세스 제어 (PHY) 계층 (525), 및 물리 (PHY) 계층 (530) 을 포함하는 통신 프로토콜 스택을 도시한다. 다양한 예들에서, 프로토콜 스택의 계층들은 소프트웨어의 개별 모듈, 프로세서 또는 ASIC의 부분들, 통신 링크에 의해 접속된 비-병치된 디바이스들의 부분들, 또는 이들의 다양한 조합으로서 구현될 수도 있다. 병치 및 비-병치된 구현들은 예를 들어, 네트워크 액세스 디바이스 (예를 들어, AN들, CU들 및/또는 DU들) 또는 UE 에 대한 프로토콜 스택에서 사용될 수도 있다.

[0054] 제 1 옵션 (505-a) 은 프로토콜 스택의 분할된 구현을 도시하며, 프로토콜 스택의 구현은 중앙 집중형 네트워크 액세스 디바이스 (예를 들어, 도 2 의 ANC (202)) 와 분산형 네트워크 액세스 디바이스 (예컨대, 도 2 의 DU (208)) 사이에 분할된다. 제 1 옵션 (505-a) 에서, RRC 계층 (510) 및 PDCP 계층 (515) 은 중앙 유닛에 의해 구현될 수도 있고, RLC 계층 (520), MAC 계층 (525), 및 PHY 계층 (530) 은 DU 에 의해 구현될 수도 있다. 다양한 예들에서 CU 및 DU 는 병치되거나 비-병치될 수도 있다. 제 1 옵션 (505-a) 은 매크로 셀, 마이크로 셀, 또는 피코 셀 배치에서 유용할 수도 있다.

[0055] 제 2 옵션 (505-b) 은 프로토콜 스택의 통일된 구현을 도시하며, 여기서 프로토콜 스택은 단일 네트워크 액세스 디바이스 (예를 들어, 액세스 노드 (AN), 뉴 라디오 기지국 (NR RS), 뉴 라디오 노드-B (NR RB), 네트워크 노드 (NN), 등) 에서 구현된다. 제 2 옵션에서, RRC 계층 (510), PDCP 계층 (515), RLC 계층 (520), MAC 계층 (525), 및 PHY 계층 (530) 은 각각 AN 에 의해 구현될 수도 있다. 제 2 옵션 (505-b) 은 펌프 셀 배치에 유용할 수도 있다.

[0056] 네트워크 액세스 디바이스가 프로토콜 스택의 부분 또는 전부를 구현하는지 여부와 무관하게, UE 는 전체 프로토콜 스택 (예컨대, RRC 계층 (510), PDCP 계층 (515), RLC 계층 (520), MAC 계층 (525), 및 PHY 계층 (530)) 을 구현할 수도 있다.

[0057] 도 6 은 DL 중심 서브프레임의 예를 도시하는 도면 (600) 이다. DL-중심 서브프레임은 또한 제어 부분 (602) 을 포함할 수도 있다. 제어 부분 (602) 은 DL-중심 서브프레임의 초기 또는 시작 부분에 존재할 수도 있다. 제어 부분 (602) 은 DL-중심 서브프레임의 다양한 부분들에 대응하는 다양한 스케줄링 정보 및/또는 제어 정보를 포함할 수도 있다. 일부 구성들에서, 제어 부분 (602) 은 도 6 에 도시된 바와 같이, 물리 DL 제어 채널 (PDCCH) 일 수도 있다. DL 중심 서브프레임은 DL 데이터 부분 (604) 을 또한 포함할 수도 있다. DL 데이터 부분 (604) 은 때때로 DL 중심 서브프레임의 페이로드로 지칭될 수도 있다. DL 데이터 부분 (604) 은 DL 데이터를 스케줄링 엔티티 (예를 들어, UE 또는 BS) 로부터 종속 엔티티 (예를 들어, UE) 로 통신하기 위해 활용되는 통신 리소스들을 포함할 수도 있다. 일부 구성들에서, DL 데이터 부분 (604) 은 물리 DL 공유 채널 (PDSCH) 일 수도 있다.

[0058] DL 중심 서브프레임은 공통 UL 부분 (606) 을 또한 포함할 수도 있다. 공통 UL 부분 (606) 은 종종 UL 버스트, 공통 UL 버스트 및/또는 다양한 다른 적절한 용어들로 지칭될 수도 있다. 공통 UL 부분 (606) 은 DL 중심 서브프레임의 다양한 다른 부분들에 대응하는 피드백 정보를 포함할 수도 있다. 예를 들어, 공통 UL 부분 (606) 은 제어부 (602) 에 대응하는 피드백 정보를 포함할 수도 있다. 피드백 정보의 비 제한적 예는 ACK 신호, NACK 신호, HARQ 표시자 및/또는 다양한 다른 적절한 유형의 정보를 포함할 수도 있다. 공통 UL 부분 (606) 은 랜덤 액세스 채널 (RACH) 절차, 스케줄링 요청들 (SR들) 및 다양한 다른 적절한 타입의 정보와 같은, 추가적 정보 또는 대안적 정보를 포함할 수도 있다. 도 6 에 도시된 바와 같이, DL 데이터 부분 (604) 의 단부는 공통 UL 부분 (606) 의 시작으로부터 시간적으로 분리될 수도 있다. 이 시간 분리는 때때로 갭, 가드 기간, 가드 인터벌, 및/또는 다양한 다른 적합한 용어들로 지칭될 수도 있다. 이러한 분리는 DL 통신 (예를 들어, 종속 엔티티 (예를 들어, UE) 에 의한 수신 동작) 으로부터 UL 통신 (예를 들어, 종속 엔티티 (예를 들어, UE) 에 의한 송신) 으로의 스위치-오버를 위한 시간을 제공한다. 당업자는 전술한 내용이 단지 DL 중심의 서브프레임의 일 예이며, 유사한 특징들을 갖는 대안적인 구조들이 본원에서 설명된 양태들을 반드시 벗어나지 않고 존재할 수도 있다는 것을 이해할 것이다.

- [0059] 도 7 은 UL 중심 서브프레임의 예를 도시하는 다이어그램 (700) 이다. UL 중심 서브프레임은 제어 부분 (702) 을 포함할 수도 있다. 제어 부분 (702) 은 UL-중심 서브프레임의 초기 또는 시작 부분에 존재할 수도 있다. 도 7 의 제어 부분 (702) 은, 도 6 을 참조하여 앞서 설명된 제어 부분과 유사할 수도 있다. UL 중심 서브프레임은 UL 데이터 부분 (704) 을 또한 포함할 수도 있다. UL 데이터 부분 (704) 은 때때로 UL 중심 서브프레임의 페이로드로 지칭될 수도 있다. UL 데이터 부분은 종속 엔티티 (예컨대, UE) 로부터 스케줄링 엔티티 (예컨대, UE 또는 BS) 로 UL 데이터를 통신하도록 활용된 통신 리소스들을 지칭할 수도 있다. 일부 구성들에서, 제어 부분 (702) 은 물리 DL 제어 채널 (PDCCH) 일 수도 있다.
- [0060] 도 7 에 도시된 바와 같이, 제어 부분 (702) 의 단부는 UL 데이터 부분 (704) 의 시작으로부터 시간적으로 분리될 수도 있다. 이 시간 분리는 때때로 갭, 가드 기간, 가드 인터벌, 및/또는 다양한 다른 적합한 용어들로 지칭될 수도 있다. 이러한 분리는 DL 통신 (예를 들어, 종속 엔티티에 의한 수신 동작) 으로부터 UL 통신 (예를 들어, 스케줄링 엔티티에 의한 송신) 으로의 스위치-오버를 위한 시간을 제공한다. UL 중심 서브프레임은 공통 UL 부분 (706) 을 또한 포함할 수도 있다. 도 7 의 공통 UL 부분 (706) 은, 도 7 을 참조하여 앞서 설명된 공통 UL 부분 (706) 과 유사할 수도 있다. 공통 UL 부분 (706) 은 채널 품질 표시자 (CQI), 사운딩 레퍼런스 신호 (SRS) 및 다양한 다른 적절한 유형의 정보에 관한 정보를 추가적으로 또는 대안적으로 포함할 수도 있다. 당업자는 전술한 내용이 단지 UL 중심의 서브프레임의 일 예이며, 유사한 특징들을 갖는 대안적인 구조들이 본원에서 설명된 양태들을 반드시 벗어나지 않고 존재할 수도 있다는 것을 이해할 것이다.
- [0061] 일부 상황들에서, 2 이상의 종속 엔티티들 (예컨대, UE들) 이 사이드링크 신호들을 사용하여 서로 통신할 수도 있다. 이러한 사이드 링크 통신들의 현실 세계 애플리케이션들은 공공 안전, 근접 서비스, UE-대-네트워크 중계, V2V (Vehicle-to-Vehicle) 통신, IoE (Internet of Everything) 통신, IoT 통신, 미션 크리티컬 메쉬 및/또는 다양한 다른 적합한 애플리케이션들을 포함할 수도 있다. 일반적으로, 사이드링크 신호는, 스케줄링 엔티티가 스케줄링 및/또는 제어 목적을 위해 이용될 수도 있지만, 스케줄링 엔티티 (예컨대, UE 또는 BS) 를 통해 그 통신을 중계하지 않고 하나의 종속 엔티티 (예를 들어, UE1) 로부터 다른 종속 엔티티 (예를 들어 UE2) 로 통신되는 신호를 지칭할 수도 있다. 일부 예들에서, (통상적으로 비허가 스펙트럼을 사용하는 무선 로컬 영역 네트워크와 달리) 사이드링크 신호들은 허가 스펙트럼을 사용하여 통신될 수도 있다.
- [0062] UE 는 리소스들의 전용 세트를 사용하여 파일럿들을 송신하는 것과 연관된 구성 (예를 들어, 무선 리소스 제어 (RRC) 전용 상태, 등) 또는 리소스들의 공통 세트를 사용하여 파일럿들을 송신하는 것과 연관된 구성 (예컨대, RRC 공통 상태, 등) 을 포함하는, 다양한 무선 리소스 구성들에서 동작할 수도 있다. RRC 전용 상태에서 동작할 경우, UE 는 파일럿 신호를 네트워크에 송신하기 위해 리소스들의 전용 세트를 선택할 수도 있다. RRC 공통 상태에서 동작할 경우, UE 는 파일럿 신호를 네트워크에 송신하기 위해 리소스들의 공통 세트를 선택할 수도 있다. 어느 경우든, UE 에 의해 송신된 파일럿 신호는 AN, 또는 DU, 또는 이들의 부분들과 같은 하나 이상의 네트워크 액세스 디바이스들에 의해 수신될 수도 있다. 각각의 수신 네트워크 액세스 디바이스는 리소스들의 공통 세트에서 송신된 파일럿 신호들을 수신하고 측정하며, 또한 네트워크 액세스 디바이스가 UE 에 대한 네트워크 액세스 디바이스들의 모니터링 세트의 멤버인, UE들에 할당된 리소스들의 전용 세트들에서 송신된 파일럿 신호들을 수신하고 측정하도록 구성될 수도 있다. 수신 네트워크 액세스 디바이스들, 또는 수신 네트워크 액세스 디바이스(들)가 파일럿 신호들의 측정들을 송신하는 CU 중 하나 이상은, UE들에 대한 서빙 셀들을 식별하거나 또는 UE들 중 하나 이상에 대한 서빙 셀의 변경을 개시하기 위해 측정들을 사용할 수도 있다.
- [0063] 예시적인 SLOT 설계
- [0064] 롱 텀 에볼루션 (LTE) 표준과 같은 특정 무선 통신 표준을 준수하는 이동 통신 시스템에서, 데이터 송신의 신뢰성을 증가시키기 위해 특정 기술이 사용될 수도 있다. 예를 들어, 기지국이 특정 데이터 채널에 대한 초기 송신 동작을 수행한 후에, 송신물을 수신하는 수신기는, 수신기가 데이터 채널에 대한 순환 중복 검사 (CRC) 를 수행하는, 데이터 채널을 복조하려고 시도한다. 검사 결과, 초기 송신물이 성공적으로 복조되면, 수신기는 성공적인 복조를 확인하기 위해 확인응답 (ACK) 을 기지국으로 전송할 수도 있다. 그러나, 초기 송신물이 성공적으로 복조되지 않으면, 수신기는 부정-확인응답 (NACK) 을 기지국으로 전송할 수도 있다. ACK/NACK 을 송신하는 채널은 응답 또는 ACK 채널로 불린다.
- [0065] 일부 경우에, LTE 표준 하에서, ACK 채널은 2 개의 슬롯들 (즉, 하나의 서브프레임) 또는 14 개의 심볼들을 포함할 수도 있으며, 이는 1 또는 2 비트의 정보를 포함할 수도 있는 ACK 를 송신하는데 사용될 수도 있다. 일부 경우에 따라, ACK 채널 정보를 송신할 때, 무선 디바이스는 주파수 호핑을 수행할 수도 있다. 주파수 호핑은 간섭을 감소시키고 차단을 회피하기 위해 주파수 대역 내에서 주파수를 반복적으로 스위칭하는 실시를

지칭한다.

- [0066] NR 과 같은 다른 무선 통신 표준 하에서, 다른 정보뿐만 아니라 ACK 채널 정보는 도 8a 에 도시된 업링크 구조를 통해 송신될 수도 있다. 도 8a 는 긴 업링크 버스트 송신들을 위한 영역을 포함하는 송신 시간 인터벌(TTI) 을 갖는 예시적인 업링크 구조를 도시한다. 긴 업링크 버스트는 확인응답(ACK), 채널 품질 표시자(CQI), 또는 스케줄링 요청(SR) 정보와 같은 정보를 송신할 수도 있다.
- [0067] 도 8 에서 "UL 긴 버스트" 로서 지칭된 긴 업링크 버스트 송신들을 위한 영역의 지속기간은 도 8 에 도시된 바와 같이, 얼마나 많은 심볼들이 물리 다운링크 제어 채널(PDCCH), 갭, 및 짧은 업링크 버스트(UL 짧은 버스트로 도시됨)에 사용되는지에 의존하여 변화할 수도 있다. 예를 들어, UL 긴 버스트는 다수의 슬롯(예를 들어, 4)을 포함할 수도 있고, 여기서 각 슬롯의 지속기간은 4 내지 14 개의 심볼들로 변화할 수도 있다. 도 8b 는 또한 PDCCH, 다운링크 물리 다운링크 공유 채널(PDSCH), 갭, 및 업링크 짧은 버스트를 포함하는 TTI 를 갖는 다운링크 구조를 도시한다. UL 긴 버스트와 유사하게, DL PDSCH의 지속기간은 또한 PDCCH 에 의해 사용되는 심볼들의 수, 갭, 및 업링크 짧은 버스트에 의존할 수도 있다.
- [0068] 위에서 언급한 바와 같이, UL 짧은 버스트는 1 또는 2 개의 심볼들일 수도 있고, 이 지속기간 동안 UCI 를 송신하기 위해 상이한 접근법들이 사용될 수도 있다. 예를 들어, "1 심볼" UCI 설계에 따르면, 주파수 분할 멀티플렉싱(FDM)을 사용하여 3 비트 이상의 UCI 가 전송될 수도 있다. 1 또는 2 비트의 확인응답(ACK) 또는 1 비트 스케줄링 요청(SR)에 대해, 시퀀스 기반 설계가 사용될 수도 있다. 예를 들어, SR 은 1 시퀀스, 온-오프 키잉으로 전송될 수도 있으며, RB 당 최대 12 명의 사용자를 멀티플렉싱할 수도 있다. 1-비트 ACK 의 경우, 2 개의 시퀀스들이 사용될 수도 있으며, RB 당 최대 6 명의 사용자가 멀티플렉싱될 수도 있다. 2-비트 ACK 의 경우, 4 개의 시퀀스들이 사용될 수도 있으며, RB 당 최대 3 명의 사용자가 멀티플렉싱될 수도 있다.
- [0069] PUSCH 를 통한 UCI 피기백에 대한 예시적인 리맵핑 규칙
- [0070] 제공될 수도 있는 동일한 UE 로부터 동시의 PUCCH 및 PUSCH 를 멀티플렉싱하는 다수의 접근법들이 존재한다. 예를 들어, 제 1 접근법은 FDM PUCCH 및 PUSCH 와 같은, 상이한 RB들을 통해 PUCCH 및 PUSCH 를 송신하는 것을 포함할 수도 있다. 제 2 접근법은 할당된 PUSCH RB들을 통해 PUCCH 를 피기백하는 것을 포함할 수도 있다. 양자의 접근법들이 NR 에서 지원될 수도 있다.
- [0071] PUSCH 상의 UCI 피기백은 주파수 우선 맵핑을 위해, DFT-s-OFDM 파형 및 CP-OFDM 파형을 갖는 PUSCH 에 대해 공통일 수도 있는 UCI 리소스 맵핑 원리들(예를 들어, RS 주위)을 포함할 수도 있다. PUSCH 상의 UCI 피기백은 또한 적어도 RRC 에 의해 구성된 주기적 CSI 보고 및/또는 UL 허여에 의해 트리거된 비주기적 CSI 보고에 대해 UCI 에 대하여 레이트 매칭될 수도 있는 UL 데이터를 포함할 수도 있다.
- [0072] 하나 이상의 경우에, 2 초과 비트들을 갖는 HARQ-ACK 에 대한 슬롯 기반 스케줄링은 레이트 매칭되는 PUSCH 를 포함할 수도 있다. 일부 경우에, PUSCH 는 최대 2 비트의 HARQ-ACK 에 대한 슬롯 기반 스케줄링을 위해 평처리될 수도 있다. 하나 이상의 경우에, NR 은 gNB 와 UE 사이의 HARQ-ACK 비트들에 대해 충분히 신뢰할 수 있는 공통적인 이해를 제공할 수도 있다. 일부 경우에, PUCCH 및 PUSCH 의 채널 멀티플렉싱에 관한 추가의 고려사항들이 고려될 수도 있다.
- [0073] PUSCH 상의 UCI 피기백과 연관된 고려사항들은 HARQ-ACK 피기백 규칙을 결정하는 방식을 포함할 수도 있다. 예를 들어, PUSCH 가 ACK 에 의해 평처리되는 경우, ACK 페이로드 사이즈가 큰 경우, PUSCH 디코딩 성능에 대한 영향은 무시하지 못할 수도 있다. PUSCH 가 ACK 에 대해 레이트 매칭되는 경우, UE 가 DCI 를 오검출하는 경우, eNB 와 UE 는 PUSCH 에 피기백된 ACK 비트들의 수에 대해 상이한 가정을 가질 수도 있으며, 이는 eNB 가 그러한 모호성을 해결하기 위해 블라인드 검출을 수행하도록 요구할 수도 있다. 또한, ACK 페이로드 사이즈가 증가함에 따라, eNB 가 수행할 필요가 있을 수도 있는 다수의 블라인드 검출들도 또한 증가할 수도 있다.
- [0074] NR 에 대한 예시적인 PUCCH 리소스 할당
- [0075] 본 개시의 양태들은 물리 업링크 제어 채널(PUCCH)에서 업링크 제어 정보를 송신하기 위해 할당된 리소스들을 결정하기 위한 방법들 및 장치에 관한 것이다.
- [0076] 일부 경우에, ACK/NACK 또는 SR 과 같은 업링크 제어 정보(UCI)를 송신하기 위해 이용가능한 리소스들을 시그널링하기 위해, eNB 는 할당 리소스 표시자(ARI) 비트를 사용할 수도 있다. ARI 비트는 UCI 를 송신하기

위해 이용가능한 PUCCH 리소스들을 명시적으로 표시할 수도 있다. 예를 들어, 2-비트 ARI 는 UCI 를 송신하기 위해 이용가능한 4 개의 리소스들 중 하나를 표시할 수도 있다.

[0077] 일부 경우에, 명시적으로 시그널링될 수 있는 것보다 더 많은 이용가능한 리소스 세트들이 존재할 수도 있다. 예를 들어, 4 초과 리소스 세트들이 존재할 경우, 2 비트 ARI 가 불충분할 수도 있고, PUCCH 리소스 할당을 위해 암시적인 맵핑이 사용될 수도 있다. 리소스 세트에서 PUCCH 리소스들의 수가 구성된다.

[0078] 본 명세서에서 설명되는 바와 같이, 본 개시의 양태들은 추가적인 RRC 영향이 필요하지 않은 경우, 리소스 세트 내의 서브세트를 암시적으로 시그널링하는 기술을 제공한다. 예를 들어, 암시적 시그널링에는 추가적인 RRC 시그널링이 필요하지 않을 수도 있으며, 이에 따라 UCI 를 송신하는데 이용가능한 리소스들을 표시하기 위한 네트워크 대역폭을 감소시킨다.

[0079] 도 9 는 본 개시의 양태들에 따라 PUCCH 리소스들을 할당하기 위해 eNB 와 같은 네트워크 엔티티에 의해 수행될 수도 있는 예시적인 동작들 (900) 을 도시한다.

[0080] 동작들 (900) 은 902 에서, 복수의 서브세트들로부터, 사용자 장비 (UE) 가 물리 업링크 제어 채널 (PUCCH) 송신물에서 송신중의 업링크 제어 정보 (UCI) 를 사용하기 위해 이용가능한 리소스들의 서브세트를 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 수신함으로써, 시작한다. 904 에서, 네트워크 엔티티는 RI 비트들에 의해 표시된 서브세트 내에서, 암시적인 맵핑에 기초하여 PUCCH 송신물에 대해 모니터링할 리소스들을 식별한다. 906 에서, 네트워크 엔티티는 PUCCH 송신물에 대해, 식별된 리소스들을 모니터링한다.

[0081] 도 10 은 본 개시물의 양태들에 따른, 사용자 장비 (UE) 에 의해 수행될 수도 있는 예시적인 동작들 (1000) 을 도시한다. 예를 들어, 동작들 (1000) 은 동작들 (900) 을 수행하는 eNB 로 전송하기 위한 리소스들을 결정하기 위해 UE 에 의해 수행될 수도 있다.

[0082] 동작들 (1000) 은 1002 에서, 물리 업링크 제어 채널 (PUCCH) 송신물에서 업링크 제어 정보 (UCI) 를 송신하기 위해 이용가능한 리소스들의 서브세트를 표시하도록 구성된 하나 이상의 리소스 표시자 (RI) 비트들을 포함하는 다운링크 제어 정보 (DCI) 를 수신함으로써, 시작한다. 1004 에서, UE 는 RI 비트들에 의해 표시된 서브세트 내에서, 암시적인 맵핑에 기초하여 UCI 를 송신할 리소스들을 식별한다. 1006 에서, UE 는 식별된 리소스들을 사용하여 UCI 를 송신한다.

[0083] 도 11 은 본 개시의 특정 양태들에 따른, 물리 업링크 제어 채널 (PUCCH) 송신물을 위한 리소스 할당의 예를 도시한다. 예를 들어, 도 11 은 PUCCH 송신물을 위해 상이한 리소스들 세트들 (예를 들어, 시간 리소스들, 주파수 리소스들 등) 이 어떻게 이용가능할 수도 있는지를 도시한다. 상이한 UE들은 RRC 시그널링을 통해, 상이한 세트들로 구성될 수도 있다. 일부 경우에, 명시적인 시그널링 (예를 들어, ARI 비트들) 은 리소스들 세트들 중 하나를 시그널링하는데 사용될 수도 있는 반면, 암시적인 맵핑은 세트들 내의 리소스들을 식별하는데 사용될 수도 있다.

[0084] 예를 들어, 도 11 은 제 1 UE (120a) 에 대해 구성된 PUCCH 리소스들의 세트 (1102) 및 제 2 UE (120b) 에 대해 구성된 PUCCH 리소스들의 세트 (1104) 를 도시한다. 도시된 바와 같이, PUCCH 리소스들 세트 (1102) 는 리소스들의 서브세트들 (1112) 로 분할된다. 특히, 도시된 바와 같은 특정 양태들에서, PUCCH 리소스들 세트 (1102) 는 8 개의 리소스들의 서브세트들 (1112) 로 분할된다. 리소스들 서브세트들 (1112) 은 PUCCH 리소스들 (1122) 로 추가로 분할된다. 유사하게, PUCCH 리소스들 세트 (1104) 는 리소스들의 서브세트들 (1114) 로 분할된다. 특히, 도시된 바와 같은 특정 양태들에서, PUCCH 리소스들 세트 (1104) 는 8 개의 리소스들의 서브세트들 (1114) 로 분할된다. 리소스들 서브세트들 (1114) 은 PUCCH 리소스들 (1124) 로 추가로 분할된다. 특정 양태들에서, PUCCH 리소스들의 세트들 (1102 및 1104) 은 상이한 수의 리소스들 서브세트들 (1112 및 1114) 로 분할될 수도 있다.

[0085] 도 11 에 도시된 바와 같이, 리소스들의 각 서브세트 (1112) 는 서브세트당 4 개의 리소스들을 포함하는 반면, 리소스들의 각 서브세트 (1114) 는 서브세트당 2 개의 리소스들을 포함한다. 특정 양태들에서, 리소스들의 서브세트들 (1112) 및 리소스들의 서브세트들 (1114) 은 도시된 것과 상이한 수의 PUCCH 리소스들을 포함한다. 리소스들의 서브세트 (1112/1114) 의 크기는 그 서브세트의 PUCCH 리소스들의 수에 대응할 수도 있다. 특정 양태들에서, 주어진 UE 에 대한 리소스들의 각각의 서브세트 (예를 들어, 서브세트들 (1112) 또는 서브세트들 (1114)) 는 동일한 크기를 갖는다. 특정 양태들에서, 주어진 UE 의 적어도 2 개의 상이한 서브세트들은 상이한 크기를 갖는다. 특정 양태들에서, 적어도 2 개의 상이한 UE들은 상이한 크기의 서브세트들을 갖

는다. 특정 양태들에서, UE들은 동일한 크기의 서브세트들을 갖는다.

[0086] 도 11은 복수의 PDCCH 리소스들 (1126)을 포함하는 PDCCH 리소스들 (1106)의 세트를 추가로 도시한다. 도시된 바와 같이, PDCCH 리소스들 (1126)은 PUCCH 리소스들 (1122/1124)에 맵핑될 수도 있다. 특히, 특정 실시형태들에서, BS (110)에 의해 DL 상의 UE들 (120)로의 송신에 사용되는 PDCCH 리소스들 (1126)은 UE들 (120)에 의해 UL 상의 BS (110)로의 송신에 사용되는 PUCCH 리소스들에 맵핑된다. 특정 양태들에서, BS (110)는 어떤 PUCCH 리소스들이 PDCCH 리소스들 (1126)에서 정보를 사용하고 송신할 것인지에 관한 정보를 UE들 (120)에 표시하기 위해 PDCCH 리소스들 (1126)에 무엇을 포함시킬지를 결정할 수도 있다. 또한, 특정 양태들에서, 주어진 UE (120)는 어떤 PDCCH 리소스들 (1126) 상에서 UE (120)가 송신물들 및 그 송신물들에서의 정보를 수신할 것인지에 기초하여 송신에 사용할 PUCCH 리소스들을 결정할 수도 있다.

[0087] 특정 양태들에서, BS (110)는 PDCCH에서 UE (120)에게, 정확히 PUCCH의 어떤 리소스들 (예를 들어, 시간 리소스들, 주파수 리소스들 등)이 UCI (예를 들어, 전송 블록 (TB)과 같은 송신물, 등)를 송신하기 위해 사용할 것인지를 명시적으로 시그널링하는 BS (110)는 많은 수의 비트들을 요구할 수도 있으며, 이는 비효율적이다. 예를 들어, PUCCH 리소스들의 세트 (1102)는 32개의 PUCCH 리소스들 (1122)을 포함할 수도 있고, 이들은 시그널링하기 위해 5비트를 요구한다. 따라서, UCI를 송신하기 위해 사용하기 위해 사용할 PUCCH 상의 리소스들을 PDCCH에서 명시적으로 시그널링하는 것은 그 시그널링을 위해 네트워크 대역폭을 활용할 수도 있고, 따라서 네트워크에서 네트워크 오버헤드를 증가시켜 전체적인 데이터 스트루풋을 감소시킨다. 따라서, 본 명세서의 특정 양태들은 PUCCH 상에서 UCI를 통신하는데 활용하기 위해, PDCCH 내의 리소스들을 PUCCH 상의 UL 리소스들에 적어도 부분적으로 암시적으로 맵핑하는 것에 관한 것이다. UE와 BS 양자는 암시적인 맵핑을 수행할 수도 있고, UE는 UCI를 송신하는데 사용하고 실제로 UCI를 송신할 PUCCH 리소스들을 결정하고, BS는 UCI를 수신하고 UCI가 수신되는 PUCCH 리소스들에 기초하여 UCI가 어느 데이터 송신물을 위한 것인지를 결정한다.

[0088] 특정 양태들에서, BS (110)는 PUCCH 송신물에서 UCI를 송신하기 위해 이용가능한 리소스들의 서브세트를 표시하기 위해 하나 이상의 RI 비트들과 함께 DCI를 송신할 수도 있다. 따라서, RI 비트들은 DCI가 전송되는 (즉, 의도되는) UE (120)와 연관된 PUCCH 리소스들의 세트 (1102/1104)의 세트의 리소스들의 특정 서브세트 (1112/1114)에 명시적으로 맵핑하는데 사용될 수도 있다.

[0089] PDCCH는 주파수 도메인에서 다수의 서브캐리어들 및 시간 도메인에서 다수의 OFDM 심볼들에 걸쳐 있을 수도 있다. PDCCH의 최소 리소스 엘리먼트는 리소스 엘리먼트 (RE)라고 지칭될 수도 있고, 하나의 OFDM 심볼 및 하나의 서브캐리어에 대응할 수도 있다. RE들은 리소스 엘리먼트 그룹들 (REG들)로 그룹화될 수도 있다. 각각의 REG는 동일한 OFDM 심볼 및 동일한 리소스 블록 (RB) 내에 다수의 (예를 들어, 4개의 연속적인) RE들을 포함할 수도 있다. REG들은 제어 채널 엘리먼트들 (CCE들)로 그룹화될 수도 있다. 각각의 CCE는 다수의 (예를 들어, 9개의 연속적인) REG들을 포함할 수도 있다. PDCCH 내의 CCE들은 인덱싱될 수도 있고, 각각의 CCE는 PDCCH 내의 CCE의 위치에 대응하는 인덱스 번호에 의해 참조될 수도 있다. 따라서, BS (110)에 의한 DCI 송신물은 특정 인덱스를 갖는 PDCCH의 특정 CCE에서 반송될 수도 있다.

[0090] 특정 양태들에서, DCI를 반송하는 CCE의 CCE 인덱스는 DCI에 의해 표시된 리소스들의 서브세트 (1112/1114)에서 특정 PUCCH 리소스 (1122/1124)에 암시적으로 맵핑하기 위해 사용될 수도 있다.

[0091] 특정 양태들에서, X개의 RI 비트들이 (예를 들어, PDCCH의 DCI에서) BS (110)에 의해 UE (120)로 시그널링되고, Y개의 PUCCH 리소스들 (예컨대, 1122 또는 1124)이 UE (120)가 PUCCH 리소스들의 하나의 세트 (예를 들어, 1102 또는 1104)에 사용하도록 (예를 들어, RRC를 사용하여) 구성되는 경우, 2^X 개의 리소스들의 서브세트들 (예를 들어, 1112 또는 1114)이 RI 비트들에 의해 표시될 수도 있다. $Y/(2^X)$ 가 정수가 아닌 경우, 상이한 서브세트들은 상이한 크기를 가질 수도 있다.

[0092] 특정 양태들에서, $Z = Y \% 2^X$ 및 $M = \text{floor}(Y/2^X)$ 이면, M개의 PUCCH 리소스들을 갖는 $2^X - Z$ 서브세트들 및 M+1 PUCCH 리소스들을 갖는 Z 서브세트들이 있을 수도 있다.

[0093] 특정 양태들에서, Y개 리소스들은 다음과 같이 2^X 개의 리소스들의 서브세트들로 분할될 수도 있다: 1) 제 1의 Z개 서브세트들에 대해 각각 M+1개의 리소스들을 갖고; 2) 나머지 서브세트들에 대해 각각 M개의 리소스들을 갖는다. 특정의 다른 양태들에서, Y개 리소스들은 다음과 같이 2^X 개의 리소스들의 서브세트들로 분할될 수도 있다: 1) 제 1의 $2^X - Z$ 개 서브세트들에 대해 각각 M개의 PUCCH 리소스들을 갖고; 2) 나머지 서브세트들에 대해 각각 M+1개의 PUCCH 리소스들을 갖는다.

- [0094] 특정 양태들에서, 기지국 (예를 들어, BS (110)) 및 UE (120) 는 캐리어 집성 (CA) 을 지원할 수도 있는데, 이는 BS (110) 및 UE (120) 가 캐리어 또는 컴포넌트 캐리어 (CC) 로 지칭되는 다수의 주파수들 (예를 들어, 하나 이상의 대역폭의 주파수들의 다수의 범위들) 을 통해 통신할 수 있음을 의미한다. 이들 캐리어들은 주파수가 인접하거나 인접하지 않을 수도 있다. BS (110) 에 의해 CA 가 사용될 때, BS (110) 는 각각의 캐리어마다 하나씩 복수의 서빙 셀들을 지원할 수도 있다. 각 서빙 셀의 커버리지 영역은 상이할 수도 있다. 특정 양태들에서, BS (110) 에 접속하는 UE (120) 에 대한 (예를 들어, 핸드오버 동안, 무선 링크 실패 (RLF) 이후, 초기 접속 동안, 등의) 무선 리소스 제어 (RRC) 접속 절차들은 프라이머리 셀 (PCell) 로 지칭되는 셀들 중 하나를 제공하는 캐리어들 중 오직 하나 (프라이머리 캐리어로 지칭됨) 를 사용하여 BS (110) 에 의해 핸드러링된다. 나머지 셀들은 세컨더리 셀들 (SCell들) 로 지칭될 수도 있고, 나머지 캐리어들 (세컨더리 캐리어들로 지칭됨) 에 의해 서빙된다.
- [0095] 특정 양태들에서, PDCCH 는 다수의 CC들 (예를 들어, 각각의 CC) 상에서 반송된다. 따라서, BS (110) 와 UE (120) 사이의 통신에 사용되는 다수의 CC들이 있는 경우, BS (110) 로부터 UE (120) 로 다수의 CC들 상에서 송신되는 다수의 PDCCH들 (예를 들어, 각각의 CC 상의 PDCCH) 이 존재할 수도 있다. 특정 양태들에서, 다수의 PDCCH들 중 오직 하나만이 PUCCH 리소스들에 맵핑하는데 사용될 수도 있다. 특정 양태들에서, 다른 PDCCH들은 무시된다 (예를 들어, 다른 PDCCH들에서 RI 비트들을 반송하는 CCE 의 CCE 인덱스 및 임의의 RI 비트들은 무시되고 PUCCH 리소스들에 맵핑하는데 사용되지 않는다). 특정 양태들에서, 최소/최저 인덱스를 갖는 CC 상에서 반송되는 PDCCH 는 본 명세서에 설명된 기술들을 사용하여 PUCCH 리소스들에 맵핑하는데 사용된다. 특정 양태들에서, 최대/최고 인덱스를 갖는 CC 상에서 반송되는 PDCCH 는 본 명세서에 설명된 기술들을 사용하여 PUCCH 리소스들에 맵핑하는데 사용된다. 특정 양태들에서, 다수의 PDCCH 에 대한 UCI 는 동일한 UL 슬롯에서 송신된다.
- [0096] 유사하게, 다수의 PDCCH들이 어떻게 다수의 CC들을 사용하여 BS (110) 로부터 UE (120) 로 송신될 수도 있는지에 대해, 다수의 PDCCH들이 다수의 슬롯들 (예를 들어, 교차 슬롯 스케줄링을 사용할 때 시간 슬롯들) 을 통해 BS (110) 로부터 UE (120) 로 송신될 수도 있다. 따라서, 동일한 UL 슬롯을 통해 다수의 ACK 비트들이 송신될 수도 있다. 특정 양태들에서, 다수의 PDCCH들 중 오직 하나만이 PUCCH 리소스들에 맵핑하는데 사용될 수도 있다. 특정 양태들에서, 다른 PDCCH들은 무시된다 (예를 들어, 다른 PDCCH들에서 RI 비트들을 반송하는 CCE 의 CCE 인덱스 및 임의의 RI 비트들은 무시되고 PUCCH 리소스들에 맵핑하는데 사용되지 않는다). 특정 양태들에서, 가장 최근/최종 슬롯에서 (예를 들어, BS (110) 에 의해 송신된) UE (120) 에서 수신된 PDCCH 는 본 명세서에 설명된 기술들을 사용하여 PUCCH 리소스들에 맵핑하는데 사용된다. 특정 양태들에서, 다수의 PDCCH 에 대한 UCI 는 동일한 UL 슬롯에서 송신된다.
- [0097] 특정 양태들에서, UE (120) 는 UE (120) 가 (예를 들어, PUSCH 를 통해) 송신할 UL 허여를 UE (120) 에 전송하기 위해 스케줄링 요청 (SR) 을 BS (110) 에 송신하도록 구성될 수도 있다. 특정 양태들에서, SR 은 작은 (예를 들어, 1, 2 또는 3 개의 심볼들과 같은 슬롯 지속기간 미만의) 주기성을 가질 수도 있다. 따라서, 긍정 SR 은 UE (120) 로부터의 긴 PUCCH 또는 PUSCH 송신물의 중간 또는 동안 나타날 수도 있다 (예를 들어, UE (120) 에 의해 송신될 필요가 있다). 이러한 특정 양태들에서, 이러한 SR 은 초-신뢰가능한 저 레이턴시 통신들 (URLLC) UE (120) 를 위한 것이다. 이러한 특정 양태들에서, 이러한 SR 은 eMBB (enhanced mobile broadband) UE (120) 를 위한 것이다. 이러한 특정 양태들에서, 그러한 SR 은 eMBB 및 URLLC 를 지원하는 UE 를 위한 것이다.
- [0098] 특정 양태들에서, UE (120) 에 의해 송신된 긴 PUCCH (예를 들어, URLLC 또는 eMBB 에 대한)/PUSCH 가 존재하고 SR 이 나타나는 경우, UE (120) 는 그 SR 심볼로부터 긴 PUCCH/PUSCH 를 드롭할 수도 있다. 예를 들어, UE (120) 는 SR 심볼까지 심볼들에서 PUCCH/PUSCH 를 송신할 수도 있고, 그 후에 나머지 심볼들에서는 PUCCH/PUSCH 를 송신하지 않을 수도 있다.
- [0099] 특정 양태들에서, (예를 들어, URLLC 에 대한) SR 심볼이 주어진 UE (120) 에서 (예를 들어, eMBB 에 대한) PUSCH 또는 PUCCH 송신물 동안 나타나면, UE (120) 는 그 SR 심볼로부터 긴 PUCCH/PUSCH 를 드롭하여 URLLC 로 산출할 수도 있다.
- [0100] 특정 양태들에서, UE (120) 가 PUSCH 상에서 ACK (예를 들어, 또는 UCI) 를 송신할 때, 1 또는 2 비트의 ACK 에 대해, ACK 비트들은 PUSCH 를 펄스링한다. ACK > 2 비트의 경우, ACK 비트는 PUSCH 에 의해 레이트 매칭된다.
- [0101] UE (120) 와 BS (110) 사이의 ACK 비트들의 수에 대한 혼동을 회피하기 위해, 예를 들어, PUSCH 상의 ACK 비트

들 및 데이터를 성공적으로 디코딩하기 위해, BS (110) 는 UE (120) 에 대한 UL 허여에 다운링크 할당 인덱스 (DAI) 비트들 (예를 들어, 2 또는 3) 을 포함시켜 UE (120) 가 PUSCH 를 통해 송신해야 하는 ACK 비트들의 수를 표시할 수도 있다.

[0102] 특정 양태들에서, UE (120) 및 BS (110) 는 반 정적 HARQ-ACK 코드북 크기로 구성된다 (예를 들어, ACK 를 송신할 때 항상 X (예를 들어, 4) 개의 비트들을 송신한다). 예를 들어, HARQ-ACK 페이로드 크기는 BS (110) 로부터 UE (120) 로의 RRC 시그널링에서 주어진다. 따라서, 어떤 ACK 비트들도 전혀 존재하지 않는 경우에만 불확실성이 있다. 예를 들어, UE (120) 는 PDCCH/PDSCH 를 성공적으로 수신하지 못할 수도 있고, 그 후에 ACK 비트들을 송신할 필요가 있다는 것을 알지 못할 수도 있다. 따라서, 특정 양태들에서, 반 정적 HARQ-ACK 코드북 크기를 사용할 때, 1 DAI 비트가 UL 허여에 추가되어 ACK 비트들이 예상되는지를 표시할 수도 있다.

[0103] 특정 양태들에서, 어떤 DAI 비트들도 UL 허여에 추가되지 않으며, 따라서 BS (110) 는 2 개의 가설들 (오직 PUSCH 만 (0, 1, 2 ACK 비트들) 또는 X 개의 ACK 들에 대해 레이트 매칭된 PUSCH) 에 블라인드 검출을 수행할 필요가 있을 수도 있다. 그 후에, BS (110) 는 정확한 가설을 이용하여 데이터 및 ACK 비트들 (존재하는 경우) 을 얻는다.

[0104] 도 12 는 도 9 또는 도 10 에 도시된 동작들과 같은, 본 명세서에 개시된 기법들에 대한 동작들을 수행하도록 구성된 다양한 컴포넌트들 (예를 들어, 수단 플러스 기능 (means-plus-function) 컴포넌트들에 대응함) 을 포함할 수도 있는 통신 디바이스 (1200) 를 도시한다. 통신 디바이스 (1200) 는 트랜시버 (1208) 에 커플링된 프로세싱 시스템 (1202) 을 포함한다. 트랜시버 (1208) 는 여기에 설명된 다양한 신호와 같이, 안테나 (1210) 를 통해 통신 디바이스 (1200) 에 대한 신호를 송수신하도록 구성된다. 프로세싱 시스템 (1202) 은 통신 디바이스 (1200) 에 의해 수신 및/또는 송신되는 프로세싱 신호들을 포함하여 통신 디바이스 (1200) 에 대한 프로세싱 기능을 수행하도록 구성될 수 있다.

[0105] 프로세싱 시스템 (1202) 은 버스 (1206) 를 통해 컴퓨터 판독가능 매체/메모리 (1212) 에 커플링된 프로세서 (1204) 를 포함한다. 특정 양태들에서, 컴퓨터 판독가능 매체/메모리 (1212) 는 프로세서 (1204) 에 의해 실행될 때, 프로세서 (1204) 가 도 9 또는 도 10 에 도시된 동작들 또는 본 명세서에서 논의된 다양한 기술들을 수행하기 위한 다른 동작들을 수행하게 하는 명령들을 저장하도록 구성된다.

[0106] 특정 양태들에서, 프로세싱 시스템 (1202) 은 도 9 의 902 또는 도 10 의 1006 에 예시된 동작들을 수행하기 위한 송신 컴포넌트 (1214) 를 더 포함한다. 추가로, 프로세싱 시스템 (1202) 은 도 9 의 904 또는 도 10 의 1004 에 예시된 동작들을 수행하기 위한 식별 컴포넌트 (1216) 를 포함한다. 추가로, 프로세싱 시스템 (1202) 은 도 9 의 906 에 예시된 동작들을 수행하기 위한 모니터링 컴포넌트 (1218) 를 포함한다. 추가로, 프로세싱 시스템 (1202) 은 도 10 의 1002 에 예시된 동작들을 수행하기 위한 수신 컴포넌트 (1220) 를 포함한다. 송신 컴포넌트 (1214), 식별 컴포넌트 (1216), 모니터링 컴포넌트 (1218) 및 수신 컴포넌트 (1220) 는 버스 (1206) 를 통해 프로세서 (1204) 에 커플링될 수도 있다. 특정 양태들에서, 송신 컴포넌트 (1214), 식별 컴포넌트 (1216), 모니터링 컴포넌트 (1218), 및 수신 컴포넌트 (1220) 는 하드웨어 회로들일 수도 있다. 특정 양태들에서, 송신 컴포넌트 (1214), 식별 컴포넌트 (1216), 모니터링 컴포넌트 (1218) 및 수신 컴포넌트 (1220) 는 프로세서 (1204) 상에서 실행되고 계속되는 소프트웨어 컴포넌트들일 수도 있다.

[0107] 본원에 개시된 방법들은 상술된 방법을 달성하기 위한 하나 이상의 단계들 또는 액션들을 포함한다. 방법 단계들 및/또는 액션들은 청구항들의 범위를 벗어나지 않으면서 서로 상호 교환될 수도 있다. 즉, 단계들 또는 액션들의 특정 순서가 명시되지 않으면, 특정 단계들 및/또는 액션들의 순서 및/또는 사용은 청구항들의 범위로부터 벗어남이 없이 수정될 수도 있다.

[0108] 본원에 사용된 것과 같이, 항목들의 리스트 "중 적어도 하나" 를 나타내는 어구는, 단일 멤버들을 포함한 그러한 아이тем들의 임의의 조합을 나타낸다. 일 예로서, "a, b, 또는 c 중 적어도 하나" 는, a, b, c, a-b, a-c, b-c, 및 a-b-c, 뿐만 아니라 다수의 동일한 엘리먼트와의 임의의 조합들 (예컨대, a-a, a-a-a, a-a-b, a-a-c, a-b-b, acc, b-b, b-b-b, b-b-c, c-c, 및 c-c-c 또는 a, b, 및 c 의 임의의 다른 정렬) 을 커버하도록 의도된다.

[0109] 본원에서 이용되는 바와 같이, 용어 "결정하는" 은 매우 다양한 액션들을 망라한다. 예를 들어, "결정하는 것" 은 계산하는 것, 컴퓨팅하는 것, 프로세싱하는 것, 도출하는 것, 조사하는 것, 록업하는 것 (예를 들어, 테이블, 데이터베이스 또는 다른 데이터 구조에서 록업하는 것), 확인하는 것 등을 포함할 수도 있다. 또한,

"결정하는" 은 수신하는 (예를 들면, 정보를 수신하는), 액세스하는 (메모리의 데이터에 액세스하는) 등을 포함할 수 있다. 또한, "결정하는" 은 해결하는, 선택하는, 고르는, 확립하는 등을 포함할 수 있다.

[0110] 이전 설명은 임의의 당업자가 여러 본원에서 설명하는 양태들을 실시할 수 있도록 하기 위해서 제공된다. 이들 양태들에 대한 여러 변경들은 당업자들에게 매우 자명할 것이며, 본원에서 정의하는 일반 원리들은 다른 양태들에 적용될 수도 있다. 따라서, 청구항들은 본 명세서에 보여진 양태들에 한정되는 것으로 의도된 것이 아니라, 언어 청구항과 부합하는 전체 범위가 부여되어야 하고, 단수형 엘리먼트에 대한 언급은, 특별히 그렇게 언급되지 않았으면 "하나 및 오직 하나만" 을 의미하도록 의도된 것이 아니라 오히려 "하나 이상" 을 의미하도록 의도된다. 명확하게 달리 서술되지 않으면, 용어 "일부" 는 하나 이상을 지칭한다. 당업자들에게 알려져 있거나 또는 추후 알려지는, 본 개시물을 통해서 설명한 여러 양태들의 엘리먼트들에 대한 모든 구조적 및 기능적 균등물들이 본원에 참조로 명백히 포함되며, 청구항들에 의해 포괄되도록 의도된다. 또한, 본원에서 개시된 어떤 것도 이런 개시가 청구항들에 명시적으로 인용되는지에 상관없이, 대중에 지정되도록 의도된 것이 아니다. 그 엘리먼트가 어구 "하는 수단" 을 이용하여 명백히 언급되지 않는 한, 또는 방법 청구항의 경우 그 엘리먼트가 어구 "하는 단계" 로 언급되어 있지 않는 한 어떠한 청구항 요소도 35 U.S.C. § 112, 제 6 장의 규정 하에서 해석되지 않아야 한다.

[0111] 상기 설명된 방법들의 다양한 동작들은 대응하는 기능들을 수행 가능한 임의의 적절한 수단에 의해 수행될 수도 있다. 그 수단은, 회로, 주문형 집적 회로 (ASIC) 또는 프로세서를 포함하지만 이에 한정되지 않는 다양한 하드웨어 및/또는 소프트웨어 컴포넌트(들) 및/또는 모듈(들) 을 포함할 수도 있다. 일반적으로, 도면들에 도시된 동작들이 있는 경우, 이들 동작들은 유사한 도면 부호를 갖는 대응하는 카운터파트의 기능식 수단 컴포넌트들을 가질 수도 있다.

[0112] 예를 들어, 송신하는 수단 및/또는 수신하는 수단은 기지국 (110) 의 송신 프로세서 (420), TX MIMO 프로세서 (430), 수신 프로세서 (438), 또는 안테나(들) (434) 및/또는 사용자 장비 (120) 의 송신 프로세서 (464), TX MIMO 프로세서 (466), 수신 프로세서 (458), 또는 안테나(들) (452) 을 포함할 수도 있다. 부가적으로, 생성하는 수단, 멀티플렉싱하는 수단 및/또는 적용하는 수단은 기지국 (110) 의 제어기/프로세서 (440) 및/또는 사용자 장비 (120) 의 제어기/프로세서 (480) 와 같은, 하나 이상의 프로세서들을 포함할 수도 있다.

[0113] 본 개시와 관련하여 설명된 다양한 예시적인 논리 블록들, 모듈들, 및 회로들은 범용 프로세서, 디지털 신호 프로세서 (DSP), 주문형 집적회로 (ASIC), 필드 프로그래밍가능 게이트 어레이 신호 (FPGA) 또는 다른 프로그래밍 가능 로직 디바이스 (PLD), 이산 게이트 또는 트랜지스터 로직, 이산 하드웨어 컴포넌트들, 또는 본 명세서에서 설명된 기능들을 수행하도록 설계된 이들의 임의의 조합으로 구현 또는 수행될 수도 있다. 범용 프로세서는 마이크로프로세서일 수도 있지만, 대안적으로, 그 프로세서는 임의의 상업적으로 입수가능한 프로세서, 제어기, 마이크로 제어기, 또는 상태 머신일 수도 있다. 프로세서는 또한, 컴퓨팅 디바이스들의 조합, 예를 들어, DSP 와 마이크로프로세서의 조합, 다수의 마이크로프로세서들, DSP 코어와 결합된 하나 이상의 마이크로프로세서들, 또는 임의의 기타 다른 구성물로서 구현될 수도 있다.

[0114] 하드웨어에서 구현되면, 예시적인 하드웨어 구성은 디바이스에 프로세싱 시스템을 포함할 수도 있다. 프로세싱 시스템은 버스 아키텍처로 구현될 수도 있다. 버스는 프로세싱 시스템의 특정 응용 및 전체 설계 제약들에 따라 임의의 수의 상호접속 버스 및 브리지들을 포함할 수도 있다. 버스는 프로세서, 머신 관독가능 매체들, 및 버스 인터페이스를 포함하는 다양한 회로들을 함께 링크시킬 수도 있다. 버스 인터페이스는 네트워크 어댑터를 버스를 통해 처리 시스템에 연결하는 데 사용될 수 있습니다. 네트워크 어댑터는 PHY 계층의 신호 처리 기능을 구현하는 데 사용될 수 있습니다. 사용자 단말 (120) (도 1 참조) 의 경우에, 사용자 인터페이스 (예컨대, 키패드, 디스플레이, 마우스, 조이스틱 등) 는 또한 버스에 접속될 수도 있다. 버스는 또한, 당업계에 널리 공지되고 따라서 어떠한 추가로 설명되지 않을 타이밍 소스들, 주변기기들, 전압 레귤레이터들, 전력 관리 회로들 등과 같은 다양한 다른 회로들을 링크시킬 수도 있다. 프로세서는 하나 이상의 범용 및/또는 특수목적 프로세서들로 구현될 수도 있다. 예들은 마이크로프로세서들, 마이크로 제어기들, DSP 프로세서들, 및 소프트웨어를 실행할 수 있는 다른 회로를 포함한다. 당업자라면, 전체 시스템에 부과되는 설계 제약 및 특정 응용들에 따라 처리 시스템을 위한 설명된 기능성을 구현하기 위한 최선의 방법을 인식할 것이다.

[0115] 소프트웨어에서 구현된다면, 그 기능들은 하나 이상의 명령들 또는 코드로서 컴퓨터 관독가능 매체 상으로 저장 또는 전송될 수도 있다. 소프트웨어는, 소프트웨어, 펌웨어, 미들웨어, 마이크로코드, 하드웨어 디스크립션 언어, 또는 기타 등등으로서 지칭되든 아니든, 명령들, 데이터, 또는 이들의 임의의 조합을 의미하도록 넓게 해

석될 것이다. 컴퓨터 판독가능 매체는 일 장소로부터 다른 장소로의 컴퓨터 프로그램의 전송을 가능하게 하는 임의의 매체를 포함하는 통신 매체 및 컴퓨터 저장 매체 양자 모두를 포함한다. 프로세서는 버스를 관리하는 것, 및 머신 판독가능 저장 매체 상에 저장된 소프트웨어 모듈의 실행을 포함한 일반 프로세싱을 책임질 수도 있다. 컴퓨터 판독가능 저장 매체는 프로세서가 저장 매체로부터 정보를 판독하고 저장 매체에 정보를 기록할 수 있도록 프로세서에 커플링될 수도 있다. 대안으로, 저장 매체는 프로세서와 일체형일 수도 있다.

일 예로, 머신 판독가능 매체들은, 모두가 버스 인터페이스를 통해 프로세서에 의해 액세스될 수도 있는, 송신 라인, 데이터에 의해 변조된 캐리어 파, 및/또는 무선 노드와는 별개인 명령들을 저장하고 있는 컴퓨터 판독가능 저장 매체를 포함할 수도 있다. 대안적으로, 또는 부가적으로, 머신-판독가능 매체들 또는 그 임의의 부분은, 캐시 및/또는 일반 레지스터 파일들로 있을 수도 있는 경우와 같이, 프로세서에 통합될 수도 있다.

머신 판독가능 저장 매체의 예들은, 예로서, RAM (랜덤 액세스 메모리), 플래시 메모리, ROM (판독 전용 메모리), PROM (프로그램가능 판독 전용 메모리), EPROM (소거가능한 프로그램가능 판독 전용 메모리), EEPROM (전기적으로 소거가능한 프로그램가능 판독 전용 메모리), 레지스터들, 자기 디스크들, 광학 디스크들, 하드 드라이브들, 또는 임의의 다른 적합한 저장 매체, 또는 이들의 임의의 조합을 포함할 수도 있다. 머신 판독가능 매체는 컴퓨터 프로그램 제품에 수록될 수도 있다.

[0116] 소프트웨어 모듈은 단일 명령 또는 다수의 명령들을 포함할 수도 있으며, 수개의 상이한 코드 세그먼트들에 걸쳐, 상이한 프로그램들 사이에, 및 다중의 저장 매체에 걸쳐 분산될 수도 있다. 컴퓨터 판독가능 매체들은 다수의 소프트웨어 모듈들을 포함할 수도 있다. 소프트웨어 모듈들은, 프로세서와 같은 장치에 의해 실행될 경우, 프로세싱 시스템으로 하여금 다양한 기능들을 수행하게 하는 명령들을 포함한다. 소프트웨어 모듈들은 송신 모듈 및 수신 모듈을 포함할 수도 있다. 각각의 소프트웨어 모듈은 단일 저장 디바이스에 상주하거나 또는 다수의 저장 디바이스들에 걸쳐 분산될 수도 있다. 예로서, 소프트웨어 모듈은 트리거링 이벤트가 발생할 때 하드 드라이브로부터 RAM 으로 로딩될 수도 있다. 소프트웨어 모듈의 실행 동안, 프로세서는 액세스 속도를 증가시키기 위해 캐시로 명령들의 일부를 로딩할 수도 있다. 하나 이상의 캐시 라인들은 그 후 프로세서에 의한 실행을 위해 범용 레지스터 파일로 로딩될 수도 있다. 이하에서 소프트웨어 모듈의 기능성을 참조할 때, 이러한 기능성은 소프트웨어 모듈로부터 명령들을 실행할 때 프로세서에 의해 구현되는 것으로 이해될 것이다.

[0117] 또한, 임의의 커넥션은 컴퓨터 판독가능 매체로서 적절히 칭해진다. 예를 들어, 동축 케이블, 광섬유 케이블, 꼬임쌍선, 디지털 가입자 라인 (DSL), 또는 적외선 (IR), 무선, 및 마이크로파와 같은 무선 기술들을 이용하여 웹사이트, 서버, 또는 다른 원격 소스로부터 소프트웨어가 송신된다면, 동축 케이블, 광섬유 케이블, 꼬임쌍선, DSL, 또는 적외선, 무선, 및 마이크로파와 같은 무선 기술들은 매체의 정의에 포함된다. 본 명세서에서 사용된 바와 같이, 디스크 (disk) 및 디스크 (disc) 는 컴팩트 디스크 (CD), 레이저 디스크, 광학 디스크, 디지털 다기능 디스크 (DVD), 플로피 디스크 및 블루레이® 디스크를 포함하며, 여기서, 디스크 (disk) 들은 통상적으로 데이터를 자기적으로 재생하지만 디스크 (disc) 들은 레이저들을 이용하여 데이터를 광학적으로 재생한다. 따라서, 일부 양태들에 있어서, 컴퓨터 판독가능 매체는 비-일시적인 컴퓨터 판독가능 매체 (예를 들어, 유형의 매체) 를 포함할 수도 있다. 부가적으로, 다른 양태들에 대해, 컴퓨터 판독가능 매체는 일시적인 컴퓨터 판독가능 매체 (예를 들어, 신호) 를 포함할 수도 있다. 위의 조합들도 컴퓨터 판독가능 매체들의 범위 내에 포함되어야 한다.

[0118] 따라서, 특정 양태들은, 본 명세서에서 제시된 동작들을 수행하기 위한 컴퓨터 프로그램 제품을 포함할 수도 있다. 예를 들어, 그러한 컴퓨터 프로그램 제품은 명령들이 저장된 (및/또는 인코딩된) 컴퓨터 판독가능 매체를 포함할 수도 있으며, 그 명령들은 본 명세서에서 설명된 동작들을 수행하기 위해 하나 이상의 프로세서들에 의해 실행가능하다.

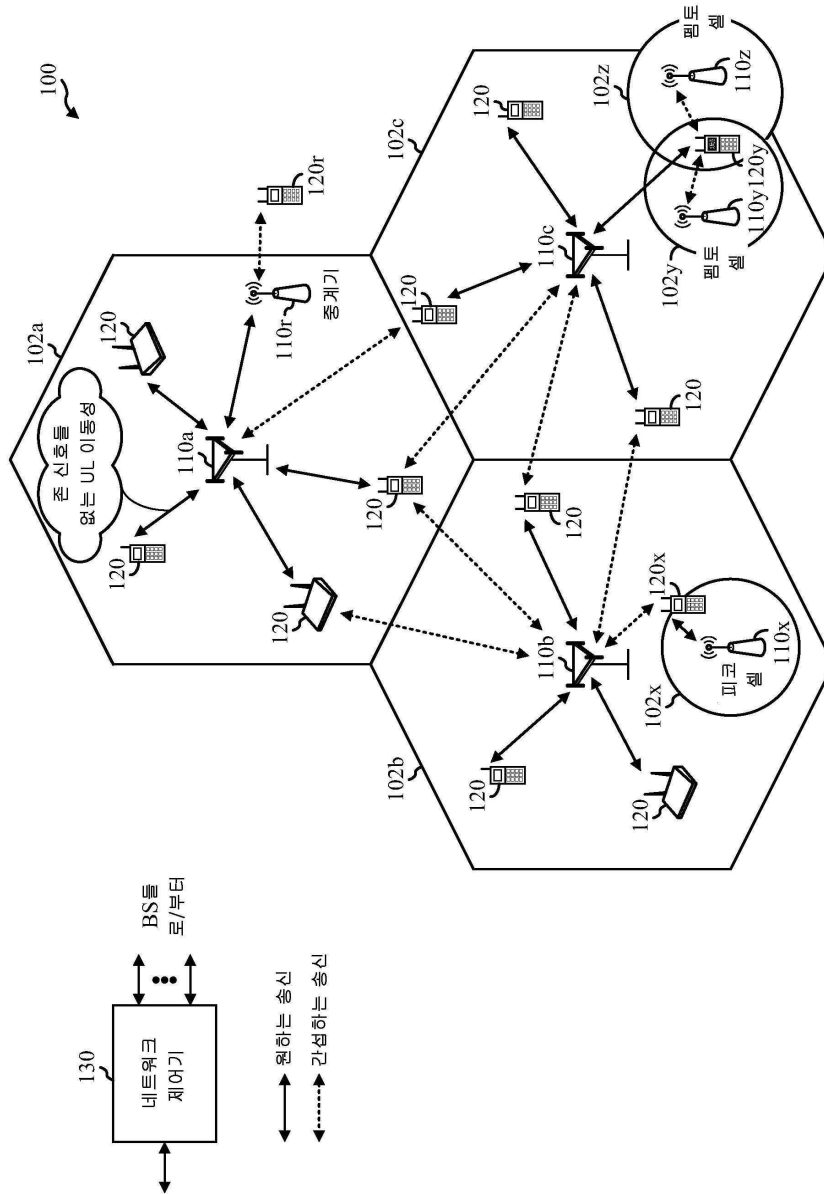
[0119] 추가로, 본 명세서에서 설명된 방법들 및 기법들을 수행하기 위한 모듈들 및/또는 다른 적절한 수단은, 적용가능할 경우, 사용자 단말기 및/또는 기지국에 의해 다운로드되고/되거나 그렇지 않으면 획득될 수 있음을 인식해야 한다. 예를 들어, 그러한 디바이스는 서버에 커플링되어, 본 명세서에서 설명된 방법들을 수행하는 수단의 전송을 용이하게 할 수 있다. 대안적으로, 본 명세서에서 설명된 다양한 방법들은 저장 수단 (예를 들어, RAM, ROM, 컴팩트 디스크 (CD) 또는 플로피 디스크와 같은 물리적 저장 매체 등) 을 통해 제공될 수 있어서, 그 저장 수단을 디바이스에 커플링 또는 제공할 시, 사용자 단말기 및/또는 기지국이 다양한 방법들을 획득할 수 있다. 더욱이, 본 명세서에서 설명된 방법들 및 기술들을 디바이스에 제공하기 위한 임의의 다른 적합한 기술이 활용될 수 있다.

[0120] 청구항들은 위에 예시된 바로 그 구성 및 컴포넌트들에 한정되지 않는다는 것이 이해되어야 한다. 청구항들의

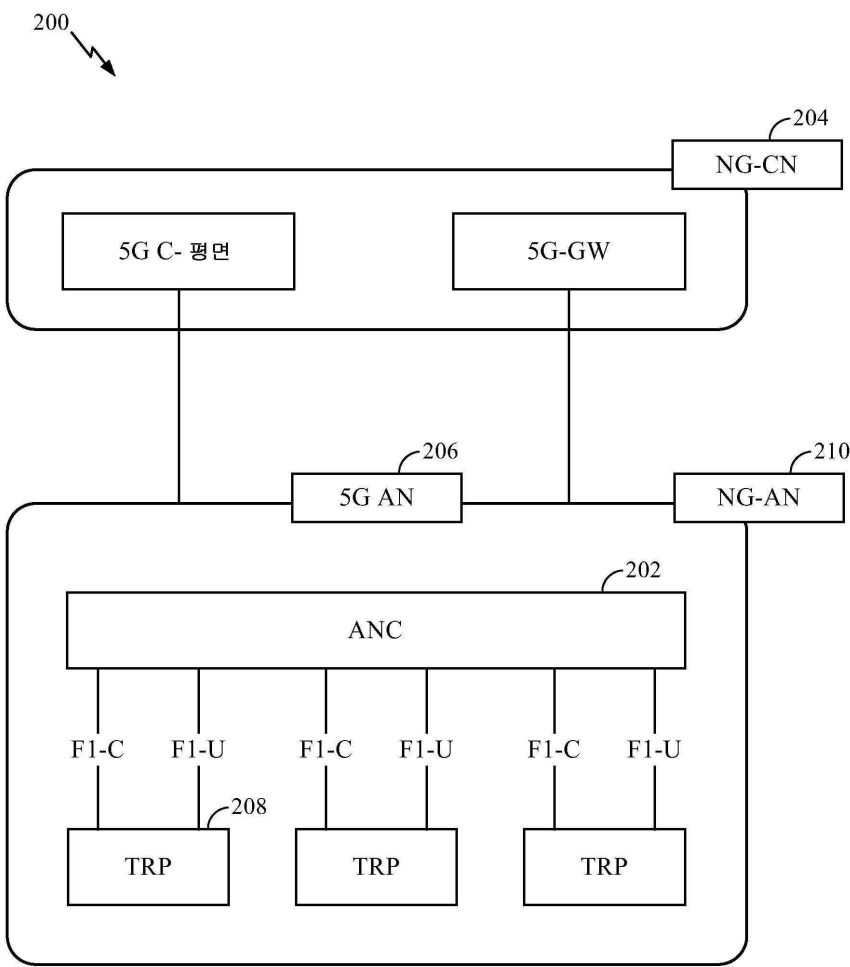
범위로부터 이탈함이 없이, 위에서 설명된 방법 및 장치의 배열, 동작 및 상세들에서 다양한 수정들, 변경들 및 변형들이 이루어질 수도 있다.

도면

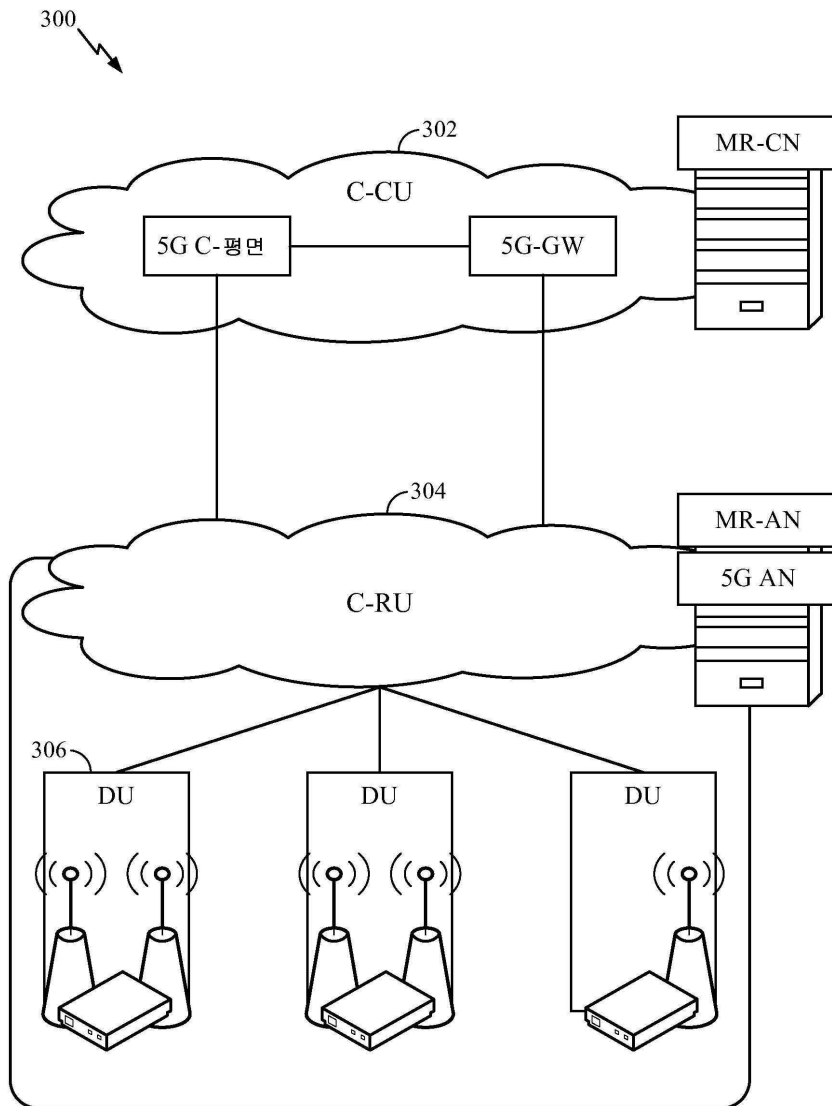
도면1



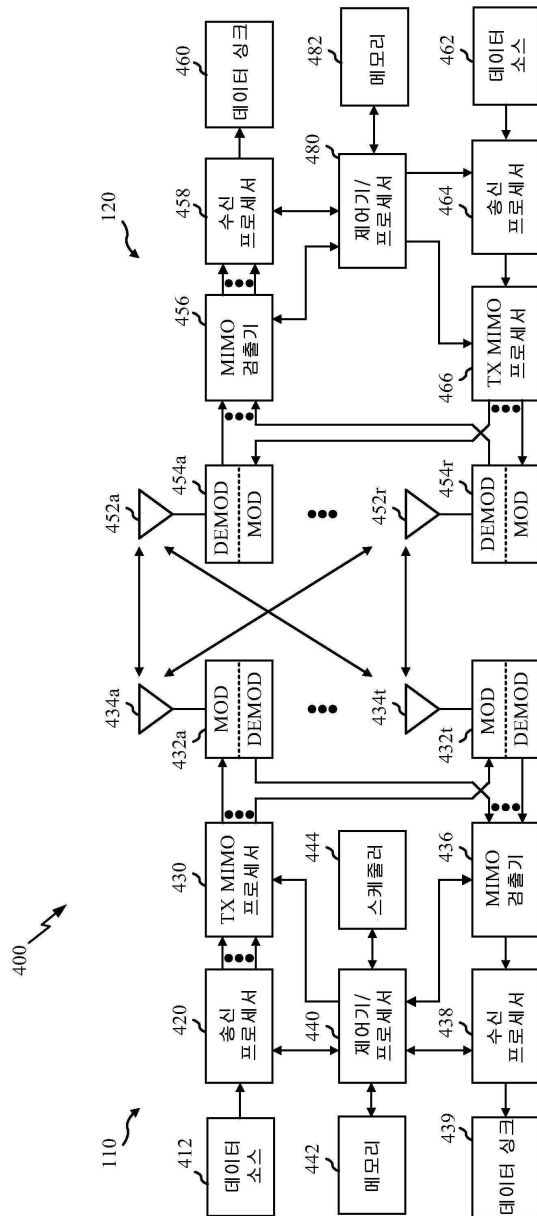
도면2



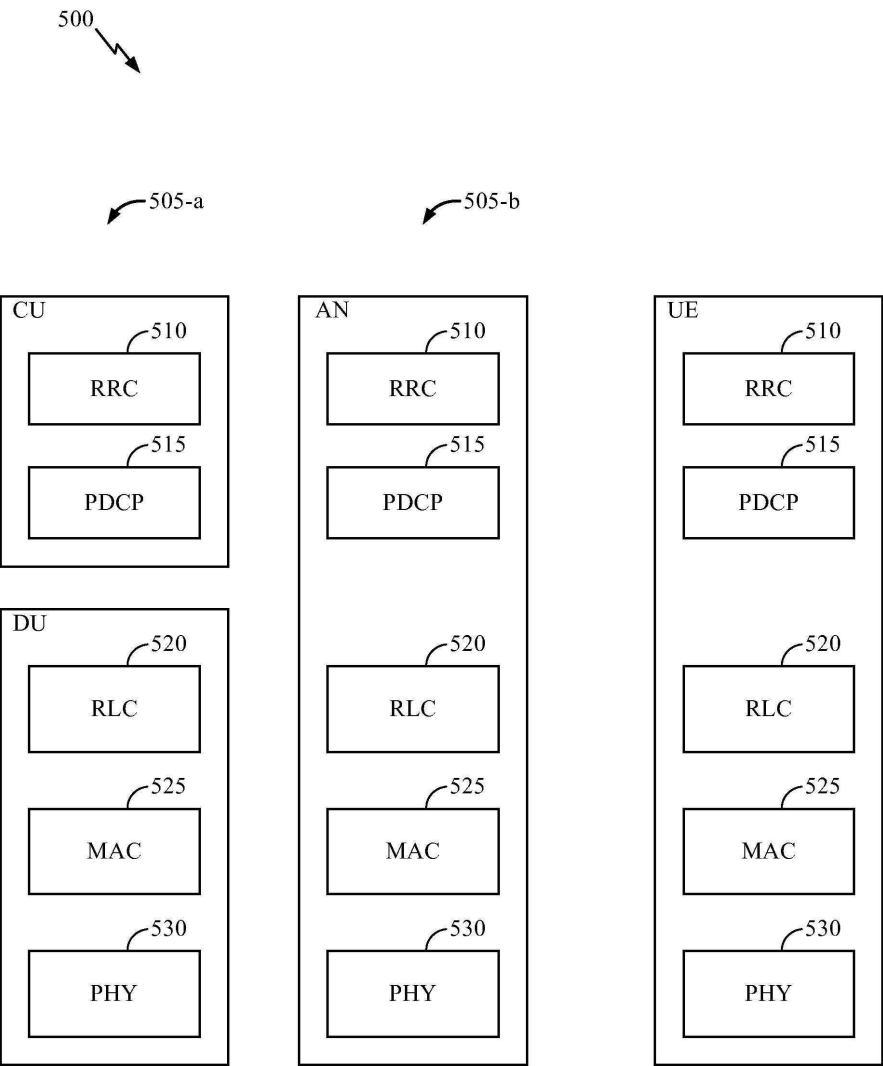
도면3



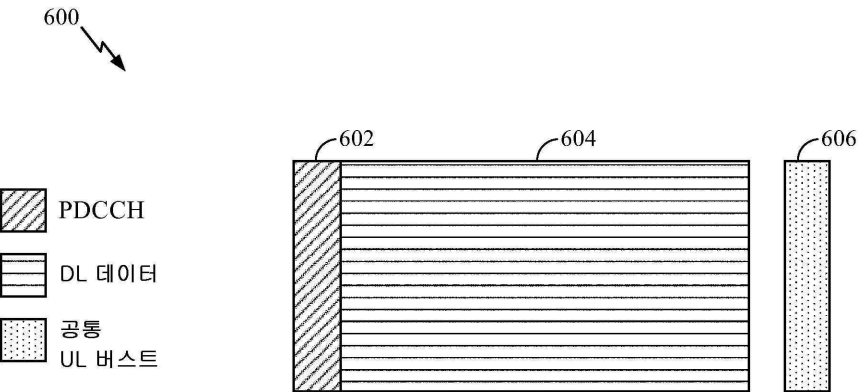
도면4



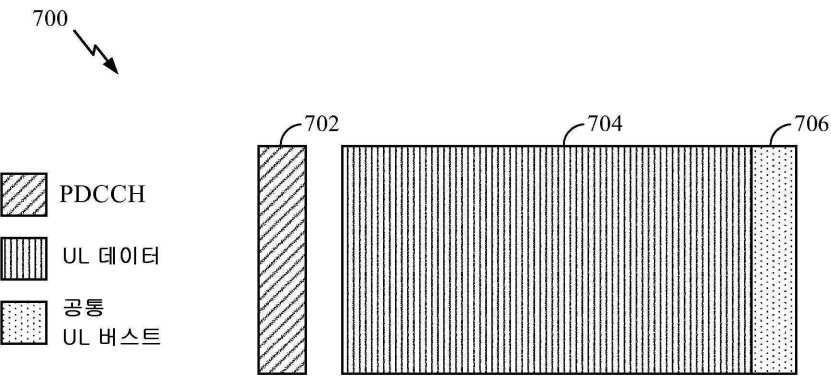
도면5



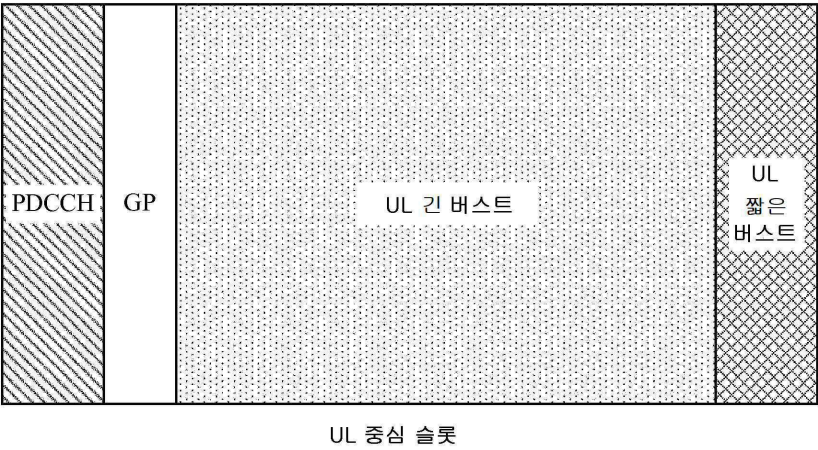
도면6



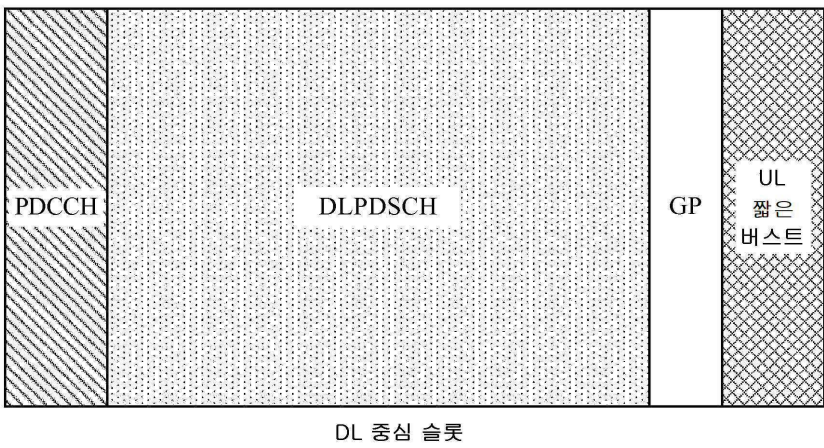
도면7



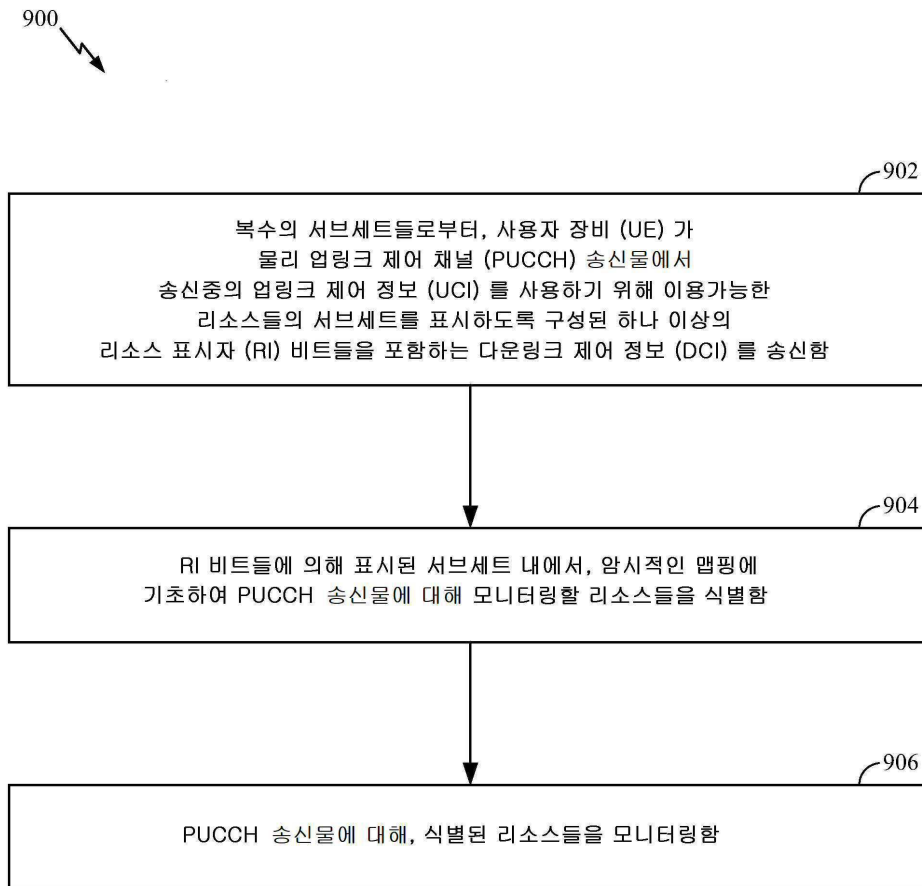
도면8a



도면8b

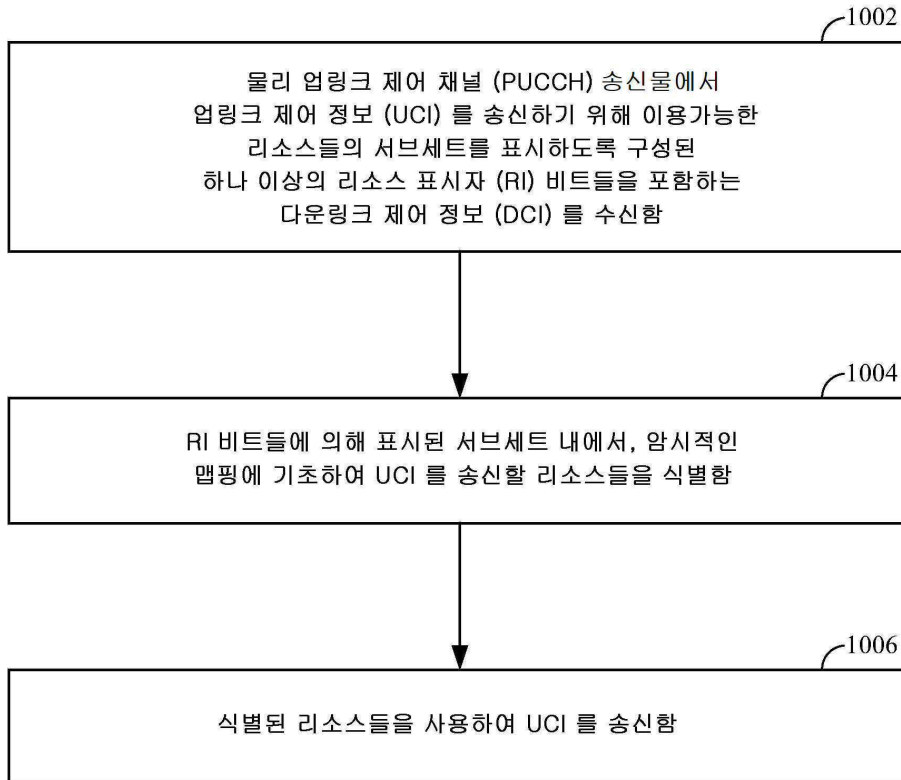


도면9

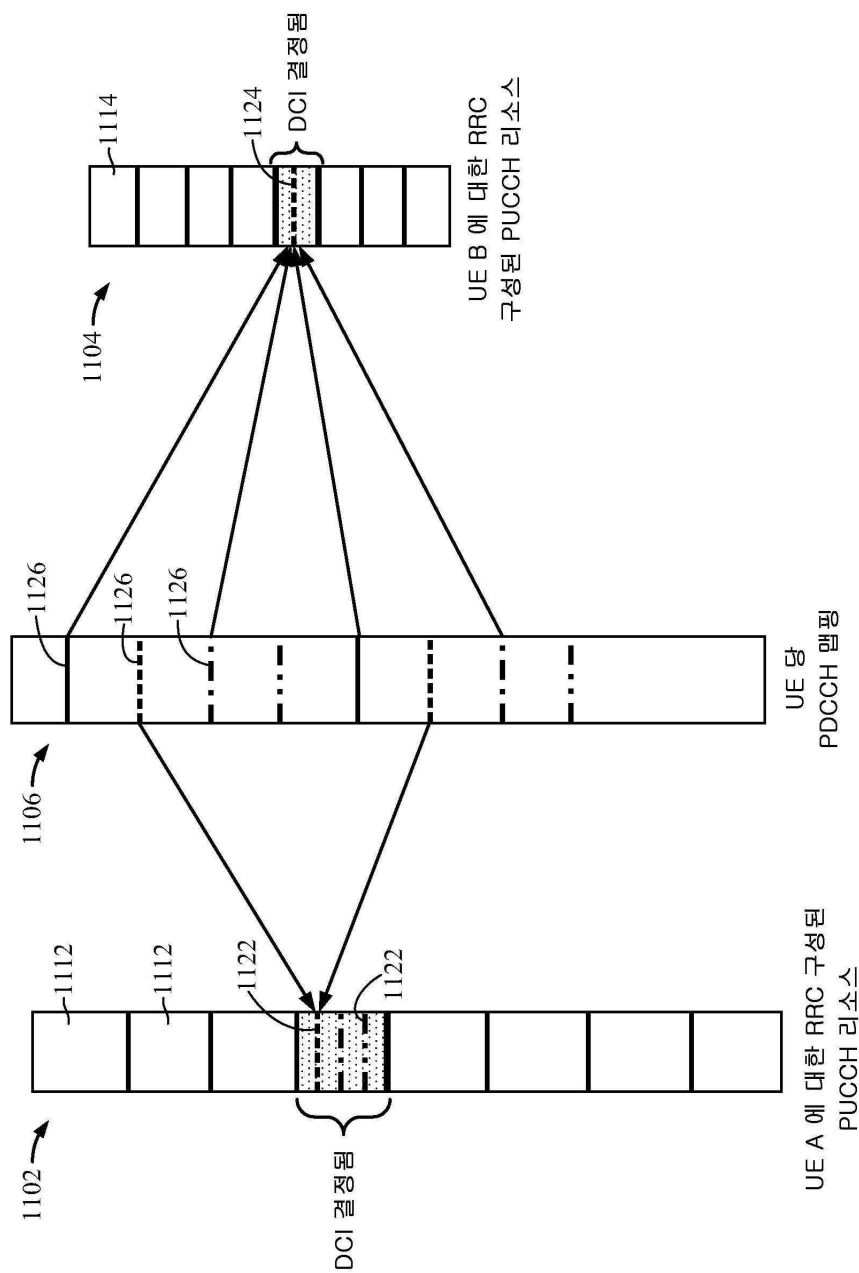


도면10

1000 ↘



도면11



도면12

