

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成28年9月29日(2016.9.29)

【公表番号】特表2015-526827(P2015-526827A)

【公表日】平成27年9月10日(2015.9.10)

【年通号数】公開・登録公報2015-057

【出願番号】特願2015-529856(P2015-529856)

【国際特許分類】

G 06 F 9/445 (2006.01)

【F I】

G 06 F 9/06 6 1 0 K

【手続補正書】

【提出日】平成28年8月12日(2016.8.12)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

アプリケーションを検査してバイト・アドレス可能永続ランダム・アクセス・メモリー(BRAM)における事前レイアウトのためにコードおよびデータを識別するコンピューター実装方法であって、

高速レイアウトを実行するターゲット・アプリケーションを識別し、前記ターゲット・アプリケーションの高速初期化イメージを作るステップであって、前記ターゲット・アプリケーションが、前記高速初期化イメージとはレイアウトが異なる1つ以上のモジュールを含む、格納済みフォーマットを有するステップと、

前記ターゲット・アプリケーションに対して静的分析を実行し、前記ターゲット・アプリケーションに関連する1つ以上の静的および動的リンク・モジュールを判定し、前記ターゲット・アプリケーションによって使用されるデータの内、BRAMにおける格納に適した変化が少ないものを識別するステップと、

前記ターゲット・アプリケーションを実行し前記ターゲット・アプリケーションの初期化を監視することによって動的分析を実行し、前記ターゲット・アプリケーションに関連する追加のモジュールおよびデータを識別するステップと、

前記高速初期化イメージを格納するのに適したBRAMデバイスを識別するステップと、

前記ターゲット・アプリケーションの格納済みフォーマットとは異なる、静的および動的な分析の間に識別された前記ターゲット・アプリケーションのメモリー内レイアウトに基づいて前記高速初期化イメージを作るステップであって、前記高速初期化イメージが、実行する準備ができるおり、前記ターゲット・アプリケーションを実行する要求を受ける前に作られる、ステップと、

前記高速初期化イメージを前記BRAMデバイスにコピーするステップと、
を含み、前記ステップが少なくとも1つのプロセッサーによって実行される、方法。

【請求項2】

請求項1記載の方法において、前記ターゲット・アプリケーションを識別するステップが、前記ターゲット・アプリケーションを識別し、前記BRAMデバイス内における格納のために前記高速初期化イメージを作るプロセスを開始するために、情報技術(IT)者によって実行することができる管理ツールを設けるステップを含む、方法。

【請求項 3】

請求項 1 記載の方法において、前記ターゲット・アプリケーションを識別するステップが、マニフェストを、前記ターゲット・アプリケーションに関連するインストール・パッケージと共に、提供するステップを含む、方法。

【請求項 4】

請求項 1 記載の方法において、静的分析を実行するステップが、前記ターゲット・アプリケーションの機能を拡張する 1 つ以上のアドイン・モジュールを調べるステップを含む、方法。

【請求項 5】

請求項 1 記載の方法において、静的および動的分析を実行するステップが、前記ターゲット・アプリケーションに関連するランタイムを調べ、前記ランタイムに関連するコードおよびデーターを前記 B P R A M デバイスに入れるステップを含む、方法。

【請求項 6】

請求項 1 記載の方法において、動的分析を実行するステップが、前記ターゲット・アプリケーションがどのように初期化するかについての情報を収集するステップを含み、前記情報が、前記高速初期化イメージを生成するために使用することができ、前記ターゲット・アプリケーションが、当該ターゲット・アプリケーションの典型的な初期化ステップの内少なくとも一部を飛ばして、前記高速初期化イメージから直接実行することができる、方法。

【請求項 7】

請求項 1 記載の方法において、静的および動的分析を実行するステップが、静的および動的な分析の間に識別された前記モジュールの各々を識別するシグネチャー情報を捕らえるステップを含み、前記シグネチャー情報が、前記高速初期化イメージが前記モジュールに関して期限切れであるか否かを示す、方法。

【請求項 8】

請求項 1 記載の方法において、静的および動的分析を実行するステップが、前記ターゲット・アプリケーションが前記高速初期化イメージから初期化されるときに前記初期化を実行することができるように、外部リソースに影響を及ぼす初期化を識別するステップを含む、方法。

【請求項 9】

請求項 1 記載の方法において、前記 B P R A M デバイスを識別するステップが、永続的かつバイト・アドレス可能であり、前記高速初期化イメージを格納する十分な空き空間を有するメモリー・デバイスを識別するステップを含む、方法。

【請求項 10】

請求項 1 記載の方法であって、更に、前記 B P R A M デバイスに関する摩耗ステータス情報を判定するステップを含み、前記 B P R A M デバイスを識別するステップが、前記判定した摩耗ステータス情報を基づいて、前記 B P R A M 内において、前記高速初期化イメージを格納するための位置を選択するステップを含む、方法。

【請求項 11】

請求項 1 記載の方法において、前記高速初期化イメージを作るステップが、前記 B P R A M デバイスに一緒に格納された 1 つ以上のモジュール・コード・セクションを有する統一レイアウト・イメージを作るステップを含む、方法。

【請求項 12】

請求項 1 記載の方法において、前記高速初期化イメージをコピーするステップが、前記ターゲット・アプリケーション内において、前記高速初期化イメージから開始するときは不要となる前記ターゲット・アプリケーションの典型的な初期化ステップを超えたポイントを表す実行位置を識別し、前記実行位置に基づいて、前記ターゲット・アプリケーションのエントリー・ポイントを変更するステップを含む、方法。

【請求項 13】

バイト・アドレス可能な永続ランダム・アクセス・メモリー (B P R A M) を使用する

ソフトウェア・アプリケーションのレイアウトおよび実行のためのコンピューター・システムであって、

以下のコンポーネント内に具体化されたソフトウェア命令を実行するように構成されたプロセッサーおよびメモリーと、

アプリケーションを初期化するために前記アプリケーションによって使用されるアプリケーション・データおよびソフトウェア命令を判定し、前記アプリケーションがB P R A Mから初期化することを可能にする前記アプリケーション・データおよびソフトウェア命令のレイアウトを決定するアプリケーション・レイアウト・コンポーネントと、

前記アプリケーションに関連するソフトウェア・バイナリー、データー・モジュール、または他の格納されたソフトウェア・データーを含むソフトウェアを静的に分析し、前記ソフトウェアがどのように命令およびデーターにアクセスするか決定し、前記B P R A Mにおける格納に適した命令およびデーターを識別する静的分析コンポーネントと、

実行中に前記アプリケーションを動的に分析し、前記アプリケーションの挙動に関する追加情報を収集する動的分析コンポーネントと、

前記アプリケーション・レイアウト・コンポーネントによって決定されたレイアウトに基づいて、前記アプリケーションを初期化するためのイメージを前記B P R A M内に作り、前記作ったイメージを前記B P R A Mに格納するレイアウト作成コンポーネントと、

前記レイアウト作成コンポーネントによって作られたB P R A Mにおける前記イメージを使用して、要求時に前記アプリケーションを初期化するアプリケーション初期化コンポーネントと、

を含む、システム。

【請求項 1 4】

請求項 1 3 記載のシステムにおいて、前記アプリケーション・レイアウト・コンポーネントが前記アプリケーションをハイバネートし、再開イベント時に素早く前記アプリケーションを復元することを可能にする、システム。

【請求項 1 5】

請求項 1 3 記載のシステムにおいて、前記アプリケーション・レイアウト・コンポーネントが、B P R A Mに格納するために、前記アプリケーションの頻繁に変化しないデーターを識別する、システム。