

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
【部門区分】第 6 部門第 3 区分
【発行日】平成 17 年 11 月 10 日 (2005.11.10)

【公表番号】特表 2001-519947(P2001-519947A)
【公表日】平成 13 年 10 月 23 日 (2001.10.23)
【出願番号】特願 平 10-543015
【国際特許分類第 7 版】
G 0 6 F 11/28
【F I】
G 0 6 F 11/28 3 1 0 E

【手続補正書】
【提出日】平成 17 年 3 月 16 日 (2005.3.16)
【手続補正 1】
【補正対象書類名】明細書
【補正対象項目名】補正の内容のとおり
【補正方法】変更
【補正の内容】

手続補正書



平成 17 年 3 月 16 日

特許庁長官殿

1. 事件の表示

平成 10 年特許願第 543015 号

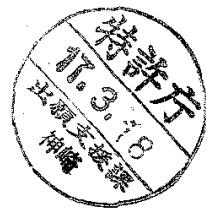
2. 補正をする者

名称 アドバンスト・マイクロ・デバイス・インコーポレ
イテッド

3. 代理人

住所 〒530-0054
大阪府大阪市北区南森町 2 丁目 1 番 29 号
三井住友銀行南森町ビル
深見特許事務所
電話 06-6361-2021
FAX 06-6361-1731

氏名 弁理士 (6474) 深見 久郎



4. 補正対象書類名

請求の範囲

5. 補正対象項目名

請求の範囲

6. 補正の内容

- (1) 請求の範囲を別紙のとおり補正する。

以上

請求の範囲

1. プロセッサであって、

トレース情報を受取るように結合されたトレースコントローラを含み、前記トレースコントローラは、選択されるトレース情報を検出し、前記選択されるトレース情報のサンプルをフォーマットし、前記プロセッサはさらに、

前記トレースコントローラに結合されるトレースバッファを含み、前記トレースバッファは、トレース情報のタイプを示すトレースコード (TCODE) フィールドとトレースデータが入ったトレースデータ (TDATA) フィールドとを含む複数のトレースデータ記憶素子を含み、

トレースコード (TCODE) が、少なくとも1つの追加のトレースデータ記憶素子に延びるトレースデータを示すトレース情報のタイプ、マルチプルトレースエントリを指定し、

トレースデータ (TDATA) が、前記マルチプルトレースエントリTCODEに対応する、プロセッサ。

2. 前記トレースバッファの前記トレースデータ記憶素子はさらに、前記トレースデータ記憶素子が有効トレースレコードを指定しているか否かを示す検査ビットを含む、請求項1に記載のプロセッサ。

3. 別のトレースコード (TCODE) が、いくつかのトレースレコードの報告をターゲットプロセッサがしそこなったことを示すトレース情報のタイプ、ミストトレースを指定する、請求項1に記載のプロセッサ。

4. 別のトレースコード (TCODE) が、条件分岐命令の発生を示すトレース情報のタイプ、条件分岐を指定し、

前記条件分岐TCODEに対応する別のトレースデータ (TDATA) が、テークン分岐およびノットテークン分岐を示す複数のビットを指定する、請求項1に記載のプロセッサ。

5. 前記条件分岐TCODEに対応する前記別のトレースデータ (TDATA) は、セットされている最も左側のビットを除いては初めはクリアされており、最大で15個の条件分岐イベントの結果を示すためセットまたはクリアされ、新しい条件分岐に遭遇すると新しいビットが左に加えられ他のエントリが右へ1ビット

トシフトされる、複数のビットを指定する、請求項4に記載のプロセッサ。

6. トレースコード (TCODE) が、割込またはトラップといった非同期または同期イベントを示すトレース情報のタイプ、割込を指定し、

トレースデータ (TDATA) が、例外または割込のベクトル数を指定する割込TCODEに対応する、請求項1に記載のプロセッサ。

7. プロセッサであって、

トレース情報を受取るように結合されたトレースコントローラを含み、前記トレースコントローラは、選択されるトレース情報を検出し、前記選択されるトレース情報のサンプルをフォーマットし、前記プロセッサはさらに、

前記トレースコントローラに結合されるトレースバッファを含み、前記トレースバッファは、トレース情報のタイプを示すトレースコード (TCODE) フィールドとトレースデータが入ったトレースデータ (TDATA) フィールドとを含む複数のトレースデータ記憶素子を含み、

トレースコード (TCODE) が、データ依存性の分岐命令のターゲットアドレスを示すトレース情報のタイプ、分岐ターゲットを指定し、

トレースデータ (TDATA) が、前記分岐ターゲットのタイプのTCODEに対応し、前記データ依存性の分岐命令の拡張命令ポインタを示す値を指定する、プロセッサ。

8. プロセッサであって、

トレース情報を受取るように結合されたトレースコントローラを含み、前記トレースコントローラは、選択されるトレース情報を検出し、前記選択されるトレース情報のサンプルをフォーマットし、前記プロセッサはさらに、

前記トレースコントローラに結合されるトレースバッファを含み、前記トレースバッファは、トレース情報のタイプを示すトレースコード (TCODE) フィールドとトレース情報データが入ったトレースデータ (TDATA) フィールドとを含む複数のトレースデータ記憶素子を含み、

トレースコード (TCODE) が、コードセグメントのセグメントベースアドレスを示すトレース情報のタイプ、セグメントベースを指定し、

トレースデータ (TDATA) が、前記セグメントベースのTCODEに対応

し、前記コードセグメントのセグメントベースアドレスおよびセグメント属性を指定し、前記セグメント属性はページングステータス、オペランドサイズおよびアドレス指定モードを報告する、プロセッサ。

9. 前記トレースコード (TCODE) は、カレントコードセグメントのセグメントベースアドレスを示すトレース情報のタイプ、カレントセグメントベースを指定し、

前記トレースデータ (TDATA) は、前記カレントコードセグメントのセグメントベースアドレスおよびセグメント属性を指定する前記カレントセグメントベースTCODEに対応する、請求項8に記載のプロセッサ。

10. 前記トレースコード (TCODE) は、前のコードセグメントのセグメントベースアドレスを示すトレース情報のタイプ、前セグメントベースを指定し、

前記トレースデータ (TDATA) は、前のコードセグメントのセグメントベースアドレスおよびセグメント属性を指定する前セグメントベースTCODEに対応する、請求項8に記載のプロセッサ。

11. プロセッサであって、

トレース情報を受取るように結合されたトレースコントローラを含み、前記トレースコントローラは、選択されるトレース情報を検出し、前記選択されるトレース情報のサンプルをフォーマットするように結合され、前記プロセッサはさらに、

前記トレースコントローラに結合されるトレースバッファを含み、前記トレースバッファは、トレース情報のタイプを示すトレースコード (TCODE) フィールドとトレース情報データが入ったトレースデータ (TDATA) フィールドとを含む複数のトレースデータ記憶素子を含み、

トレースコード (TCODE) が、トレースキャプチャを停止するための指示を示すトレース情報のタイプ、トレース停止を指定し、

トレースデータ (TDATA) が、前記トレース停止のTCODEに対応し、かつ、トレースキャプチャが停止されるところの命令アドレスを指定する、プロセッサ。

12. 複数のトレースデータ記憶素子を含むトレース記憶装置を有するプロセッサ

サにトレース情報を供給する方法であって、

前記トレース記憶装置内の第1のデータ記憶素子に、記憶されているトレース情報のタイプを示す第1のトレースコードおよび前記第1のトレースコードに対応する第1のトレースデータを記憶させるステップと、

第2のデータ記憶素子に、第2のトレースコードおよび前記第2のトレースコードに対応する第2のトレースデータを記憶させるステップとを含み、前記第2のトレースコードは、前記第2のデータ記憶素子に加えて追加的なトレースデータ記憶素子に延びるトレースデータを示すトレース情報のマルチプルトレースエントリを指定し、前記マルチプルトレースエントリは前記第1および第2のトレースデータを含む、方法。