

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2010-33096

(P2010-33096A)

(43) 公開日 平成22年2月12日(2010.2.12)

(51) Int.Cl.	F I	テーマコード (参考)
G09G 3/36 (2006.01)	G09G 3/36	2H191
G09G 3/34 (2006.01)	G09G 3/34 J	2H193
G09G 3/20 (2006.01)	G09G 3/20 642P	5C006
G02F 1/133 (2006.01)	G09G 3/20 631V	5C080
G02F 1/1337 (2006.01)	G09G 3/20 670J	
審査請求 有 請求項の数 3 O L (全 13 頁) 最終頁に続く		

(21) 出願番号	特願2009-263166 (P2009-263166)	(71) 出願人	000002185
(22) 出願日	平成21年11月18日 (2009.11.18)		ソニー株式会社
(62) 分割の表示	特願2005-244924 (P2005-244924) の分割		東京都港区港南1丁目7番1号
原出願日	平成17年8月25日 (2005.8.25)	(74) 代理人	100067736
(31) 優先権主張番号	特願2004-336571 (P2004-336571)		弁理士 小池 晃
(32) 優先日	平成16年11月19日 (2004.11.19)	(74) 代理人	100096677
(33) 優先権主張国	日本国 (JP)		弁理士 伊賀 誠司
		(74) 代理人	100106781
			弁理士 藤井 稔也
		(74) 代理人	100113424
			弁理士 野口 信博
		(74) 代理人	100150898
			弁理士 祐成 篤哉
		最終頁に続く	

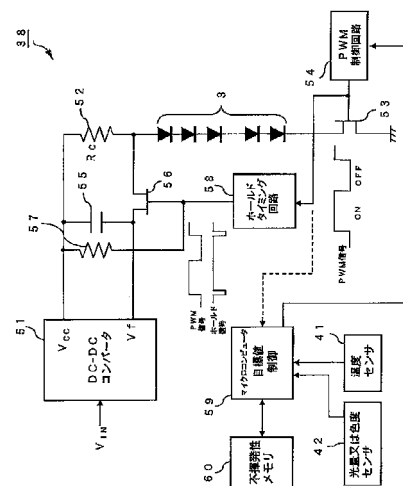
(54) 【発明の名称】 バックライト駆動装置、バックライト駆動方法及び液晶表示装置

(57) 【要約】

【課題】 LEDに流す電流量をフィードバック制御により調整して所定の白色光を得る場合に、経年変化等によって色度の収束に要する時間が長くなってしまうのを防止することが可能なバックライト駆動装置及びその方法を提供する。

【解決手段】 不揮発性メモリ60に格納された初期電流量に所定の乗算係数を乗算した電流量を初期値として、各発光ダイオード3に流す電流量をフィードバック制御により調整して所定の白色光を生成する。特に、フィードバック制御後の電流量と初期電流量との差が所定の閾値を超えた場合には、フィードバック制御後の電流量に応じて上記乗算係数を更新する。

【選択図】 図6



【特許請求の範囲】

【請求項 1】

複数の発光ダイオードからの光を混合することにより所定の白色光を生成する表示用バックライト装置を駆動制御するバックライト駆動装置において、

直列接続された上記複数の発光ダイオードに流す初期電流量と所定の乗算係数とが格納された記憶手段と、

上記表示用バックライト装置により生成された光の光量を検出する光量検出手段と、

上記初期電流量に上記所定の乗算係数を乗算した電流量を初期値として、上記光量検出手段による検出出力に基づき上記複数の発光ダイオードに流す電流量をフィードバック制御により調整することにより、上記所定の白色光を生成する制御を行う制御手段とを備え

10

上記制御手段は、フィードバック制御後の電流量と上記初期電流量との差が所定の閾値を超えた場合、上記フィードバック制御後の電流量に応じて上記乗算係数を更新する

ことを特徴とするバックライト駆動装置。

【請求項 2】

複数の発光ダイオードからの光を混合することにより所定の白色光を生成する表示用バックライト装置を駆動制御するバックライト駆動方法において、

直列接続された上記複数の発光ダイオードに流す初期電流量と所定の乗算係数とを記憶手段から読み出す読出工程と、

上記表示用バックライト装置により生成された光の光量を検出する光量検出工程と、

20

上記初期電流量に上記所定の乗算係数を乗算した電流量を初期値として、上記光量検出手段による検出出力に基づき上記複数の発光ダイオードに流す電流量をフィードバック制御により調整することにより、上記所定の白色光の光を生成する制御を行う制御工程と、

フィードバック制御後の電流量と上記初期電流量との差が所定の閾値を超えた場合、上記フィードバック制御後の電流量に応じて上記乗算係数を更新する更新工程と

を有することを特徴とするバックライト駆動方法。

【請求項 3】

バックライト駆動装置により駆動され、複数の発光ダイオードからの光を混合することにより所定の白色光を生成するバックライト装置と、上記バックライト装置により生成した光が背面側から照射される透過型の液晶表示パネルからなる液晶表示装置であって、

30

上記バックライト駆動装置は、直列接続された上記複数の発光ダイオードに流す初期電流量と所定の乗算係数とが格納された記憶手段と、上記表示用バックライト装置により生成された光の光量を検出する光量検出手段と、上記初期電流量に上記所定の乗算係数を乗算した電流量を初期値として、上記光量検出手段による検出出力に基づき上記複数の発光ダイオードに流す電流量をフィードバック制御により調整することにより、上記所定の白色光を生成する制御を行う制御手段とを備え、上記制御手段は、フィードバック制御後の電流量と上記初期電流量との差が所定の閾値を超えた場合、上記フィードバック制御後の電流量に応じて上記乗算係数を更新する

ことを特徴とする液晶表示装置。

【発明の詳細な説明】

40

【技術分野】

【0001】

本発明は、LED (Light Emission Diode) 素子からなるバックライト光源を駆動制御するバックライト駆動装置、バックライト駆動方法及び液晶表示装置に関する。

【背景技術】

【0002】

液晶パネルのバックライトでは、蛍光管を使ったCCFL (Cold Cathode Fluorescent Lamp) タイプが主流であるが、環境的に水銀レスが要求されてきている。このことから、近年、CCFL に変わる光源としてLED が有望視されている。特に、赤色LED、緑色LED、青色LEDの各原色を個別に使用し、光学的に合成加法混色して白色光を得る方

50

法は、色のバランスがとりやすいため、テレビジョン用途として用いることが盛んに検討されている。

【0003】

LEDをバックライトの光源として用いる場合、赤色LED、緑色LED、青色LEDの発光効率が異なるため、各色のLEDに流す電流も他の色と独立していなければならない。また、各々の色で使用するLEDは半導体組成が異なるために、色毎に素子の電圧にも相違があり、消費電力も異なる。また、LEDをバックライトの光源として用いる場合、現実的なコストの観点から、それぞれのLEDを個別に駆動するようなことはできない（例えば、特許文献1参照）。

【0004】

そのため、LEDをバックライトの光源として用いる場合には、あるまとまった数のLEDを縦列接続（直列接続）して一括して駆動する方式が用いられる。

【0005】

具体的には、負荷である一群のLEDの縦列接続グループ毎に、例えば赤、緑、青の色毎に所定個ずつLEDが縦列接続されたグループ毎に、DC-DCコンバータ電源とPWM（Pulse Width Modulation）制御部とを備え、赤、緑、青のフォトセンサにより各色の光量検出を行い、その結果に基づいて、それぞれのグループのLEDに流す電流量をフィードバック制御によりPWM調整することによって、赤、緑、青の合成による色度及び輝度を調整する方式が用いられる。

【先行技術文献】

【特許文献】

【0006】

【特許文献1】特開2001-272938号公報

【発明の概要】

【発明が解決しようとする課題】

【0007】

ところが、このようなフィードバック制御の応答が早いと色度が頻繁に変わり、ユーザに容易に視認されてしまう。このような色度が頻繁に変わる不都合を避けるため、フィードバック制御は、通常はゆっくりとした応答に設定される。したがって、電源投入時は、このようなフィードバック制御による色度の調整は期待できない。

【0008】

そのため、このようなLEDを光源としたバックライトにおいては、例えば工場出荷前に、所定の白色光を得るための基準となる電力量が各色について初期設定される。これは例えば、各色のLEDについてデューティ比及び波高値（それぞれのグループのLEDに流す定電流値）を大まかに設定した後、これらを可変として所望の光量及び色度となるように調整し、このときの各色のLEDのデューティ比、各色のフォトセンサ出力、及び温度センサ出力を不揮発性メモリに記憶しておくことにより行われる。

【0009】

このように、基準となるデューティ比が予め設定されているため、電源投入時には、このデューティ比を不揮発性メモリから読み出すことで、所定の白色光を得ることができる。

【0010】

しかしながら、LEDは経年的に輝度が劣化するデバイスであり、しかも、製造時のばらつきやLEDの温度、バックライトを配置する雰囲気温度等により、異なる色のLEDでは勿論のこと、同じ色のLEDでも劣化速度は様々である。

【0011】

したがって、輝度が大幅に劣化した場合には、電源を投入して上述の基準値を不揮発性メモリから読み出してから、上記残り2色のLEDのデューティ比を調整して、所定の白色光が得られるまでに要する時間（収束時間）が長くなってしまふ。この結果、例えば電源投入時には画面が赤みがかかった色となり、その後次第に白くなる、という現象が生じ

10

20

30

40

50

る。また、輝度が劣化したことによりＬＥＤのデューティー比が大きくなった場合には、初期設定時と比べてバックライトの消費電力が大きくなる、という現象が生じる。

【００１２】

なお、この問題は、上記のような経年変化による輝度劣化に限らず、アニール不足等によりＬＥＤの特性変動が生じ、初期設定時のデューティー比と調整後のデューティー比との差が大きくなったような場合においても同様である。

【００１３】

本発明は、このような従来の実情に鑑みて提案されたものであり、ＬＥＤに流す電流量をフィードバック制御により調整して所定の白色光を得る場合に、経年変化等によって色度の収束に要する時間が長くなってしまふのを防止することが可能なバックライト駆動装置、バックライト駆動方法及び液晶表示装置を提供することを目的とする。

10

【課題を解決するための手段】

【００１４】

上述した目的を達成するために、本発明は、複数の発光ダイオードからの光を混合することにより所定の白色光を生成する表示用バックライト装置を駆動制御するバックライト駆動装置において、直列接続された上記複数の発光ダイオードに流す初期電流量と所定の乗算係数とが格納された記憶手段と、上記表示用バックライト装置により生成された光の光量を検出する光量検出手段と、上記初期電流量に上記所定の乗算係数を乗算した電流量を初期値として、上記光量検出手段による検出出力に基づき上記複数の発光ダイオードに流す電流量をフィードバック制御により調整することにより、上記所定の白色光の光を生成する制御を行う制御手段とを備え、上記制御手段は、フィードバック制御後の電流量と上記初期電流量との差が所定の閾値を超えた場合、上記フィードバック制御後の電流量に応じて上記乗算係数を更新することを特徴とする。

20

【００１５】

また、本発明は、複数の発光ダイオードからの光を混合することにより所定の白色光を生成する表示用バックライト装置を駆動制御するバックライト駆動方法において、直列接続された上記複数の発光ダイオードに流す初期電流量と所定の乗算係数とを記憶手段から読み出す読出工程と、上記表示用バックライト装置により生成された光の光量を検出する光量検出工程と、上記初期電流量に上記所定の乗算係数を乗算した電流量を初期値として、上記光量検出手段による検出出力に基づき上記複数の発光ダイオードに流す電流量をフィードバック制御により調整することにより、上記所定の白色光を生成する制御を行う制御工程と、フィードバック制御後の電流量と上記初期電流量との差が所定の閾値を超えた場合、上記フィードバック制御後の電流量に応じて上記乗算係数を更新する更新工程とを有することを特徴とする。

30

【００１６】

さらに、本発明は、バックライト駆動装置により駆動され、複数の発光ダイオードからの光を混合することにより所定の白色光を生成するバックライト装置と、上記バックライト装置により生成した光が背面側から照射される透過型の液晶表示パネルからなる液晶表示装置であって、上記バックライト駆動装置は、直列接続された上記複数の発光ダイオードに流す初期電流量と所定の乗算係数とが格納された記憶手段と、上記表示用バックライト装置により生成された光の光量を検出する光量検出手段と、上記初期電流量に上記所定の乗算係数を乗算した電流量を初期値として、上記光量検出手段による検出出力に基づき上記複数の発光ダイオードに流す電流量をフィードバック制御により調整することにより、上記所定の白色光を生成する制御を行う制御手段とを備え、上記制御手段は、フィードバック制御後の電流量と上記初期電流量との差が所定の閾値を超えた場合、上記フィードバック制御後の電流量に応じて上記乗算係数を更新することを特徴とする。

40

【発明の効果】

【００１７】

本発明によれば、記憶手段に格納された初期電流量に所定の乗算係数を乗算した電流量を初期値として、各発光ダイオードに流す電流量をフィードバック制御により調整して所

50

定の白色光を生成し、特にフィードバック制御後の電流量と初期電流量との差が所定の閾値を超えた場合には、フィードバック制御後の電流量に応じて上記乗算係数を更新するようにしているため、例えば経年変化によって発光ダイオードの輝度が劣化した場合であっても、色度の収束に要する時間が長くなってしまふのを防止することができる。

【図面の簡単な説明】

【0018】

【図1】本発明を適用したカラー液晶表示装置におけるバックライト方式のカラー液晶表示部の構成を示す模式的な斜視図である。

【図2】赤の発光ダイオード、緑の発光ダイオード及び青の発光ダイオードをそれぞれ2個使用し、合計6個の発光ダイオードを一行に配列した単位セルを各色の発光ダイオードの個数でパターン表記して模式的に示す図である。

【図3】上記カラー液晶表示装置を構成するバックライト装置の光源における実際の発光ダイオードの接続例を模式的に示す図である。

【図4】カラー液晶表示装置の全体構成を示すブロック図である。

【図5】上記バックライト装置に設けられた温度センサと光量又は色度センサとを模式的に示す図である。

【図6】発光ダイオードを駆動するバックライト駆動制御部を示す図である。

【図7】上記バックライト駆動制御部のマイクロコンピュータの処理を説明するフローチャートである。

【発明を実施するための形態】

【0019】

以下、本発明を適用した具体的な実施の形態について、図面を参照しながら詳細に説明する。

【0020】

本発明は、例えば図1に示すような構成のバックライト方式の液晶表示部1を備えるカラー液晶表示装置に適用される。

【0021】

液晶表示部1は、透過型のカラー液晶表示パネル10と、このカラー液晶表示パネル10の背面側に設けられたバックライト装置20とから構成されている。

【0022】

透過型のカラー液晶表示パネル10は、TFT基板11と対向電極基板12とを互いに対向配置させ、その間隙に例えばツイステッドネマチック(TN)液晶を封入した液晶層13を設けた構成となっている。TFT基板11にはマトリクス状に配置された信号線14と走査線15及びこれらの交点に配置されたスイッチング素子としての薄膜トランジスタ16と画素電極17が形成されている。薄膜トランジスタ16は走査線15により順次選択されると共に、信号線14から供給される映像信号に対応する画素電極17に書き込む。一方、対向電極基板12の内表面には対向電極18及びカラーフィルタ19が形成されている。

【0023】

カラー液晶表示部1では、このような構成の透過型のカラー液晶表示パネル10を2枚の偏光板で挟み、バックライト装置20により背面側から白色光を照射した状態で、アクティブマトリクス方式で駆動することによって、所望のフルカラー映像表示が得られる。

【0024】

バックライト装置20は、光源21と波長選択フィルタ22とを備えている。バックライト装置20は、光源21から発光された光を、波長選択フィルタ22を介してカラー液晶表示パネル10を背面側から照明する。このようなバックライト装置20は、透過型のカラー液晶表示パネル10を背面に配設され、カラー液晶表示パネル10の背面直下から照明する直下型タイプである。

【0025】

ここで、バックライト装置20の光源21には、多数の発光ダイオード(LED:Light Em

10

20

30

40

50

itting Diode) 3 が設けられ、この発光ダイオードから出射された光を出力する。光源 2 1 には、赤色 (R) の光を発光する多数の発光ダイオード 3 R と、緑色 (G) の光を発光する多数の発光ダイオード 3 G と、青色 (B) の光を発光する多数の発光ダイオード 3 B が設けられている。光源 2 1 では、R, G, B の光を混合して白色光を生成し、この白色光をカラー液晶表示パネル 1 0 に出射している。

【0026】

バックライト装置 2 0 の光源 2 1 における発光ダイオード 3 の配置は、例えば次のようになる。

【0027】

まず、図 2 に示すように、赤色の発光ダイオード 3 R、緑色の発光ダイオード 3 G 及び青色の発光ダイオード 3 B をそれぞれ 2 個使用し、合計 6 個の発光ダイオードを一列に配列したものを単位セル (2 G 2 R 2 B) として構成する。続いて、この単位セル (2 G 2 R 2 B) をさらに 3 つずつ横方向に並べた中単位 (6 G 6 R 6 B) を構成する。そして、この中単位 (6 G 6 R 6 B) を図 3 に示すように水平方向に直列接続し、直列接続した発光ダイオード 3 を画面全体をカバーするように縦方向に並べる。

【0028】

このように発光ダイオード 3 を配置することにより、R, G, B の 3 色の発光ダイオードが混色され、バランスのよい白色光を発光する。なお、バランスよく混色されれば、図 2, 図 3 に示した配置に限らず、どのような配置であってもよい。R, G, B の 3 色の発光ダイオードに限らず、さらに多くの色の発光ダイオードを用いて所定の色度の白色にすることも可能である。

【0029】

次に、カラー液晶表示装置 3 0 の全体構成例を図 4 に示す。

【0030】

このカラー液晶表示装置 3 0 は、カラー液晶表示パネル 1 0 やバックライト装置 2 0 の駆動電源を供給する電源部 3 1 と、カラー液晶表示パネル 1 0 を駆動する X ドライバ回路 3 2 及び Y ドライバ回路 3 3 と、外部から映像信号が入力端子 3 4 を介して供給される R G B プロセス処理部 3 5 と、この R G B プロセス処理部 3 5 に接続された映像メモリ 3 6 及び制御部 3 7 と、バックライト装置 2 0 を駆動制御するバックライト駆動制御部 3 8 とを備えている。

【0031】

入力端子 3 4 を介して入力された映像信号は、R G B プロセス処理部 3 5 によりクロマ処理等の信号処理がなされ、さらに、コンポジット信号からカラー液晶表示パネル 1 0 の駆動に適した R G B セパレート信号に変換されて、制御部 3 7 に供給されるとともに、映像メモリ 3 6 を介して X ドライバ 3 2 に供給される。また、制御部 3 7 は、上記 R G B セパレート信号に応じた所定のタイミングで X ドライバ 3 2 及び Y ドライバ回路 3 3 を制御して、上記映像メモリ 3 6 を介して X ドライバ 3 2 に供給される R G B セパレート信号でカラー液晶表示パネル 1 0 を駆動することにより、上記 R G B セパレート信号に応じた映像を表示する。

【0032】

また、カラー液晶表示装置 3 0 には、図 4 及び図 5 に示すように、バックライト装置 2 0 の光源 2 1 (発光ダイオード) の温度を検出する温度センサ 4 1 と、バックライト装置 2 0 の光源 2 1 (発光ダイオード) の R, G, B の各色の光量又は色度を検出する光量又は色度センサ 4 2 (4 2 R, 4 2 G, 4 2 B) とを備えている。

【0033】

温度センサ 4 1 の検出値及び光量又は色度センサ 4 2 の検出値は、バックライト駆動制御部 3 8 に供給される。バックライト駆動制御部 3 8 は、これらのセンサの検出値に基づき、光源 2 1 を構成する発光ダイオードの駆動電流の制御を行う。

【0034】

つぎに、水平方向に直列接続された発光ダイオード 3 を駆動するバックライト駆動制御

10

20

30

40

50

部 3 8 について説明をする。図 6 に、バックライト駆動制御部 3 8 の回路構成例を示す。

【 0 0 3 5 】

バックライト駆動制御部 3 8 は、DC - DC コンバータ 5 1 と、定抵抗 (R c) 5 2 と、F E T 5 3 と、PWM 制御回路 5 4 と、コンデンサ 5 5 と、サンプルホールド用 F E T 5 6 と、抵抗 5 7 と、ホールドタイミング回路 5 8 と、制御部としてのマイクロコンピュータ 5 9 とを備えている。

【 0 0 3 6 】

DC - DC コンバータ 5 1 は、図 4 に示した電源 3 1 から発生された直流電圧 V I N が入力され、入力された直流電力をスイッチングして安定化した直流の出力電圧 V c c を発生する。DC - DC コンバータ 5 1 は、フィードバック端子 V f から入力された電圧と出力電圧 V c c との電位差が一定値 (V r e f) となるように安定化した出力電圧 V c c を発生する。

【 0 0 3 7 】

直列接続した発光ダイオード 3 のアノード側は、定抵抗 (R c) 5 2 を介して DC - DC コンバータ 5 1 の出力電圧 V c c の出力端と接続されている。また、直列接続した発光ダイオード 3 のアノード側は、サンプルホールド用 F E T 5 6 のソース - ドレインを介して DC - DC コンバータ 5 1 のフィードバック端に接続されている。また、直列接続した発光ダイオード 3 のカソード側は、F E T 5 3 のソース - ドレイン間を介してグランドに接続されている。

【 0 0 3 8 】

F E T 5 3 のゲートには、PWM 制御回路 5 4 から発生された PWM 信号が入力される。F E T 5 3 は、PWM 信号がオンのときにソース - ドレイン間がオンとなり、PWM 信号がオフのときにソース - ドレイン間がオフとなる。したがって、F E T 5 3 は、PWM 信号がオンのときに発光ダイオード 3 に電流を流し、PWM 信号がオフのときには発光ダイオード 3 に流れる電流を 0 とする。すなわち、F E T 5 3 は、PWM 信号がオンのときに発光ダイオード 3 を発光させ、PWM 信号がオフのときには発光ダイオード 3 の発光を停止させる。

【 0 0 3 9 】

PWM 制御回路 5 4 は、オン時間及びオフ時間のデューティ比を調整される 2 値信号である PWM 信号を発生する。PWM 制御回路 5 4 は、カラー液晶表示装置 3 0 の電源を投入した際には、マイクロコンピュータ 5 9 から各色に応じた初期設定のデューティ比が入力され、このデューティ比と一致するように PWM 信号のパルス幅を調整する。また、PWM 制御回路 5 4 は、マイクロコンピュータ 5 9 から R , G , B の各色の実際の光量又は色度に応じて設定された目標デューティ比が入力されると、この目標デューティ比と一致するように PWM 信号のパルス幅を調整する。すなわち、PWM 制御回路 5 4 は、現在のデューティ比が目標デューティ比より小さい場合にはオン時のパルス幅を広くして発光ダイオード 3 の発光時間を長くし、目標デューティ比より大きい場合にはパルス幅を狭くして発光ダイオード 3 の発光時間を短くするように、PWM 信号を制御する。

【 0 0 4 0 】

コンデンサ 5 5 は、DC - DC コンバータ 5 1 の出力端とフィードバック端との間に設けられている。抵抗 5 7 は、DC - DC コンバータ 5 1 の出力端とサンプルホールド用 F E T 5 6 のゲートに接続されている。

【 0 0 4 1 】

ホールドタイミング回路 5 8 は、PWM 信号が入力され、PWM 信号の立ち上がりエッジで所定時間だけオフとなり、その他の時間ではオンとなるホールド信号を発生する。

【 0 0 4 2 】

サンプルホールド用 F E T 5 6 のゲートには、ホールドタイミング回路 5 8 から出力されたホールド信号が入力される。サンプルホールド用 F E T 5 6 は、ホールド信号がオフのときにソース - ドレイン間がオンとなり、ホールド信号がオンのときにソース - ドレイン

10

20

30

40

50

ン間がオフとなる。

【 0 0 4 3 】

つまり、バックライト駆動制御部 38 では、PWM 制御回路 54 から発生された PWM 信号がオンとなる時間のみの発光ダイオード 3 に電流 ILED が流される。また、コンデンサ 55、サンプルホールド用 FET 56 及び抵抗 57 によりサンプルホールド回路を構成している。このサンプルホールド回路は、発光ダイオード 3 のアノード（すなわち、出力電圧 Vcc が接続されていない方の定抵抗（Rc）52 の一端）の電圧値を、PWM 信号のオン時にサンプルし、DC-DC コンバータ 51 のフィードバック端に供給している。DC-DC コンバータ 51 は、フィードバック端に入力される電圧値に基づき、出力電圧 Vcc を安定化させるので、定抵抗（Rc）52 及び発光ダイオード 3 に流れる電流 ILED の波高値が一定となる。したがって、バックライト駆動制御部 38 では、発光ダイオード 3 に流れる電流 ILED の波高値が一定とされた状態で、PWM 信号に応じてパルス駆動される。

10

【 0 0 4 4 】

マイクロコンピュータ 59 は、カラー液晶表示装置 30 の電源が投入されると、不揮発性メモリ 60 から各色の初期設定時のデューティ比を読み出し、これを PWM 制御回路 54 に供給する。ここで、上記初期設定は、例えば、各色の発光ダイオード 3 についてデューティ比及び電流 ILED の波高値を大まかに設定した後、これらを可変として所望の光量及び色度となるように調整し、このときの各色の発光ダイオード 3 のデューティ比、各色の光量及び色度、並びに温度センサ 41 の出力を予め工場出荷前に不揮発性メモリ 60 に記憶しておくことにより行われる。

20

【 0 0 4 5 】

さらに、マイクロコンピュータ 59 は、所定の白色光を得るため、いずれか 1 色の発光ダイオード 3 のデューティ比を固定し、残り 2 色の発光ダイオード 3 についてはフィードバック制御を行い、光量又は色度センサ 42 で検出される各色の光量又は色度の比率が初期設定時の比率と一致するまで（すなわち、R、G、B の光を混合した白色光の色度が収束するまで）、目標デューティ比を PWM 制御回路 54 に供給する。

【 0 0 4 6 】

以上のように、マイクロコンピュータ 59 を備えたバックライト駆動制御部 38 では、先ず初期設定時のデューティ比で PWM 信号が発生され、その後、光量又は色度センサ 42 で検出される各色の光量又は色度を参照しながら、所定の白色光が得られるように、フィードバック制御によりデューティ比が調整される。

30

【 0 0 4 7 】

ところで、発光ダイオードは経年的に輝度が劣化するデバイスであり、しかも、製造時のばらつきや発光ダイオードの温度、バックライト装置 20 を配置する雰囲気温度等により、異なる色の発光ダイオードでは勿論のこと、同じ色の発光ダイオードでも劣化速度は様々である。

【 0 0 4 8 】

したがって、輝度が大幅に劣化し、不揮発性メモリ 60 から読み出した初期設定時のデューティ比と調整後のデューティ比との差が大きくなった場合には、不揮発性メモリ 60 から初期設定時のデューティ比を読み出してから、上記残り 2 色の発光ダイオード 3 のデューティ比を調整し、所定の白色光が得られるまでに要する時間（収束時間）が長くなってしまう。この結果、例えば電源投入時には画面が赤みがかかった色となり、その後次第に白くなる、という現象が生じる。また、輝度が劣化したことにより発光ダイオード 3 のデューティ比が大きくなった場合には、初期設定時と比べてバックライトのトータルパワーが大きくなる、という現象が生じる。

40

【 0 0 4 9 】

この問題は、上述のような経年劣化による輝度劣化に限らず、アニール不足等により発光ダイオード 3 の特性変動が生じ、初期設定時のデューティ比と調整後のデューティ比との差が大きくなったような場合においても同様である。

50

【 0 0 5 0 】

そこで、マイクロコンピュータ 5 9 は、実際には初期設定時のデューティ比とともに色毎に設定された所定の乗算係数を不揮発性メモリ 6 0 から読み出し、初期設定時のデューティ比に読み出した乗算係数を乗算して補正し、補正後のデューティ比を用いることで、色度が収束するまでに要する時間を短縮化している。

【 0 0 5 1 】

具体的に、デューティ比の補正処理例について、図 7 のフローチャートを参照して説明する。なお、所定の白色光が得られるようにデューティ比を調整する際には、いずれか 1 色の発光ダイオード 3 のデューティ比が固定され、残り 2 色の発光ダイオード 3 についてデューティ比が調整されるが、温度変化に伴う輝度やピーク波長の変化は青色の発光ダイオード 3 B が最も小さいため、この具体例では、青色の発光ダイオード 3 B のデューティ比を固定するものとする。

【 0 0 5 2 】

まず、カラー液晶表示装置 3 0 の電源が投入されると、マイクロコンピュータ 5 9 は、初期設定時の色毎のデューティ比 PWM_{R0} , PWM_{G0} , PWM_{B0} と、色毎に設定された所定の乗算係数 K_r , K_g , K_b とを不揮発性メモリ 6 0 から読み出し、デューティ比 PWM_{R0} , PWM_{G0} , PWM_{B0} にそれぞれ乗算係数 K_r , K_g , K_b を乗算して乗算結果を PWM 制御回路 5 4 に供給する (ステップ S 1)。ここで、乗算係数 K_r , K_g , K_b の初期値は 1 であり、当初は初期設定時のデューティ比 PWM_{R0} , PWM_{G0} , PWM_{B0} がそのまま PWM 制御回路 5 4 に供給される。PWM 制御回路 5 4 は、供給されたデューティ比と一致するように PWM 信号のパルス幅を調整する。

【 0 0 5 3 】

次に、マイクロコンピュータ 5 9 は、所定の白色光を得るため、青色の発光ダイオード 3 B のデューティ比 PWM_{B0} を固定し、赤色及び緑色の発光ダイオード 3 R , 3 G についてはフィードバック制御を行い、光量又は色度センサ 4 2 で検出される各色の光量又は色度の比率が初期設定時の比率と一致するまで、デューティ比を変えて PWM 制御回路 5 4 に供給する (ステップ S 2)。この結果、所定の白色光が得られた時点で、各色のデューティ比が PWM_{Rx} , PWM_{Gx} , PWM_{B0} になったものとする。

【 0 0 5 4 】

このような調整処理を行いながら、発光ダイオード 3 を繰り返し長時間点灯し続けると、発光ダイオード 3 の輝度は劣化する。この輝度劣化を補正するようマイクロコンピュータ 5 9 によりデューティ比が変えられ、この結果、調整後の各色のデューティ比が PWM_{Ry} , PWM_{Gy} , PWM_{B0} になったものとする。

【 0 0 5 5 】

そして、マイクロコンピュータ 5 9 は、赤色及び緑色の発光ダイオード 3 R , 3 G のデューティ比 PWM_{Ry} , PWM_{Gy} と初期設定時のデューティ比 PWM_{R0} , PWM_{G0} との差分絶対値と所定の閾値 $limitR$, $limitG$ とを比較しており、発光ダイオード 3 の輝度が劣化した結果、赤色及び緑色の発光ダイオード 3 R , 3 G のデューティ比 PWM_{Ry} , PWM_{Gy} と初期設定時のデューティ比 PWM_{R0} , PWM_{G0} との差分絶対値が所定の閾値 $limitR$, $limitG$ よりも大きい場合には (ステップ S 3)、マイクロコンピュータ 5 9 は、乗算係数 K_r , K_g , K_b の値を更新する (ステップ S 4)。

【 0 0 5 6 】

更新の方法としては、例えば $K_b = 1$ と固定し、 K_r , K_g を初期設定時のデューティ比 PWM_{R0} , PWM_{G0} と調整後のデューティ比 PWM_{Ry} , PWM_{Gy} との比に応じて更新することが挙げられる。

【 0 0 5 7 】

ただし、この場合には、発光ダイオード 3 のデューティ比が大きくなり、初期設定時と比べてバックライトの消費電力が大きくなる可能性があるため、消費電力の増加が例えば 5 % 以内となるように、 K_r , K_g , K_b を全て更新するようにしても構わない。なお、バックライトの消費電力 $Power$ は、点灯している発光ダイオード 3 R , 3 G , 3 B のト

10

20

30

40

50

ータル電圧をそれぞれ V_r , V_g , V_b とし、電流値をそれぞれ I_r , I_g , I_b としたとき、下記の式、

$$\text{Power} = V_r * \text{PWM}_R * I_r + V_g * \text{PWM}_G * I_g + V_b * \text{PWM}_B * I_b$$

により概算を求めることができる。

【 0 0 5 8 】

また、初期設定時のデューティ比 PWM_{R0} , PWM_{G0} , PWM_{B0} と調整後の各色のデューティ比 PWM_{Rx} , PWM_{Gx} , PWM_{B0} との比に応じて乗算係数 K_r , K_g , K_b を求めた後、最大の値が 1 となるように補正して新たな乗算係数 K_r , K_g , K_b を求めるようにしても構わない。

【 0 0 5 9 】

バックライト駆動制御部 38 では、このように乗算係数 K_r , K_g , K_b の値を更新する結果、次にカラー液晶表示装置 30 の電源を投入した場合には、調整後の最終的なデューティ比に近似したデューティ比が当初から PWM 制御回路 54 に供給されるため、色度が収束するまでに要する時間を短縮することができる。

【 0 0 6 0 】

なお、本発明は上述した実施の形態のみに限定されるものではなく、本発明の要旨を逸脱しない範囲において種々の変更が可能であることは勿論である。

【 0 0 6 1 】

例えば、上述した実施の形態では、各色の初期設定値と乗算係数とを不揮発性メモリ 60 に記憶するものとして説明したが、本発明はこれに限らず、調整後の各色の設定値をそのまま不揮発性メモリ 60 に記憶するようにしてもよい。また、特定の色の設定値とその設定値に対する他色の比率情報などを不揮発性メモリ 60 に記憶するようにしてもよい。つまり、電源を投入したときに色度が収束するまでに要する時間を短縮するために適用される各色のデータを再現できれば、いかなる形式で不揮発性メモリ 60 に記憶してもよい。

【 符号の説明 】

【 0 0 6 2 】

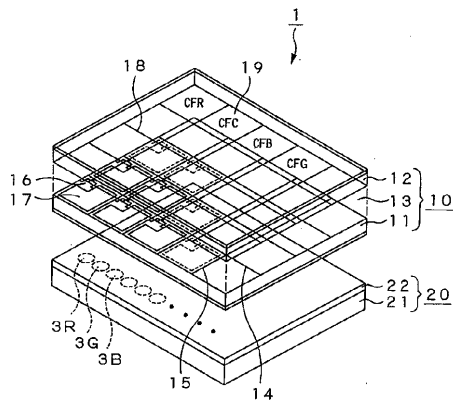
1 カラー液晶表示部、3 発光ダイオード、10 カラー液晶表示パネル、20 バックライト装置、30 カラー液晶表示装置、38 バックライト駆動制御部、41 温度センサ、42 光量又は色度センサ、51 DC - DC コンバータ、52 定抵抗 (R_c)、53 FET、54 PWM 制御回路、55 コンデンサ、56 サンプルホールド用 FET、57 抵抗、58 ホールドタイミング回路、59 マイクロコンピュータ、60 不揮発性メモリ

10

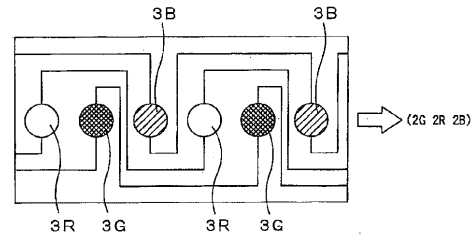
20

30

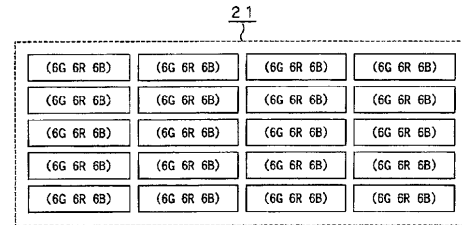
【図 1】



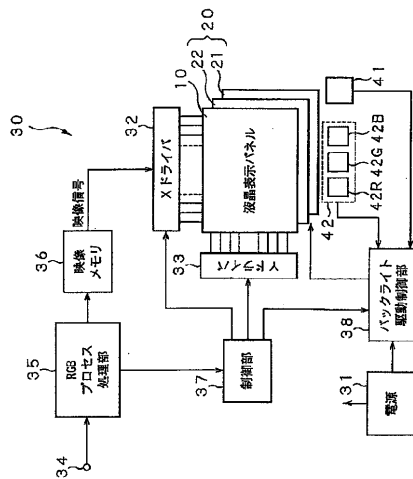
【図 2】



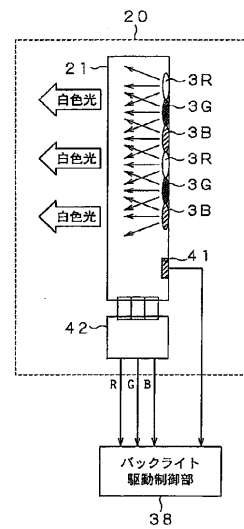
【図 3】



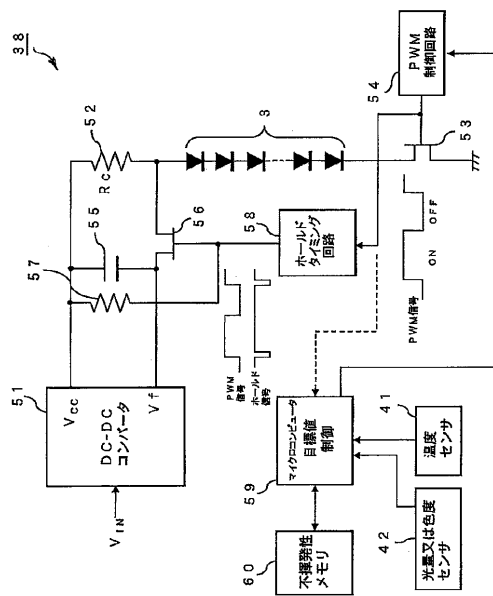
【図 4】



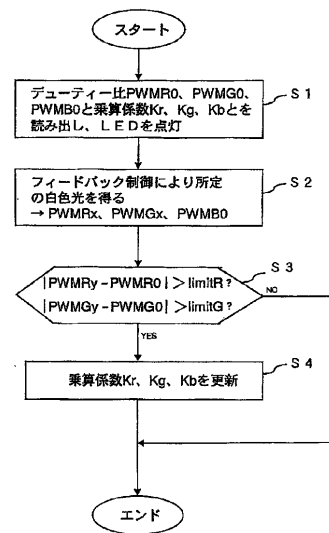
【図 5】



【 図 6 】



【圖 7】



フロントページの続き

(51)Int.Cl.	F I	テーマコード(参考)
	G 0 9 G 3/20 6 1 1 A	
	G 0 9 G 3/20 6 1 1 H	
	G 0 2 F 1/133 5 3 5	
	G 0 2 F 1/13357	

(72)発明者 市川 弘明
東京都港区港南 1 丁目 7 番 1 号 ソニー株式会社内

(72)発明者 菊地 賢一
東京都港区港南 1 丁目 7 番 1 号 ソニー株式会社内

(72)発明者 畑尻 公夫
東京都港区港南 1 丁目 7 番 1 号 ソニー株式会社内

F ターム(参考) 2H191 FA85Z FD16 GA21 HA06 LA23
2H193 ZG03 ZG14 ZG27 ZG50 ZH04 ZH05 ZH20 ZH33 ZH49 ZH54
ZH57 ZH58 ZQ06
5C006 AA16 AA22 AF51 AF53 AF54 AF62 AF63 AF85 BB16 BC06
BF01 BF11 BF15 BF34 BF36 BF37 BF38 BF39 BF42 BF46
EA01 FA11 FA19 FA20 FA47
5C080 AA10 BB05 CC03 DD01 DD08 DD14 DD26 DD29 EE28 EE29
EE30 FF11 FF12 JJ02 JJ03 JJ06 JJ07