

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2021-72980

(P2021-72980A)

(43) 公開日 令和3年5月13日(2021.5.13)

(51) Int.Cl.	F I	テーマコード (参考)
A 6 3 F 5/04 (2006.01)	A 6 3 F 5/04 6 1 1 B	2 C 1 8 2
	A 6 3 F 5/04 6 0 2 A	
	A 6 3 F 5/04 6 9 9	

審査請求 有 請求項の数 1 O L (全 59 頁)

(21) 出願番号	特願2021-17153 (P2021-17153)	(71) 出願人	000144522
(22) 出願日	令和3年2月5日(2021.2.5)		株式会社三洋物産
(62) 分割の表示	特願2019-145073 (P2019-145073) の分割		愛知県名古屋市千種区今池3丁目9番21号
原出願日	平成20年4月25日(2008.4.25)	(74) 代理人	100099047 弁理士 柴田 淳一
		(72) 発明者	那須 隆 愛知県名古屋市千種区今池3丁目9番21号 株式会社 三洋物産 内
		(72) 発明者	関口 俊一 愛知県名古屋市千種区春岡通7丁目49番地 株式会社ジェイ・ティ内
		(72) 発明者	佐藤 正光 愛知県名古屋市千種区春岡通7丁目49番地 株式会社ジェイ・ティ内

最終頁に続く

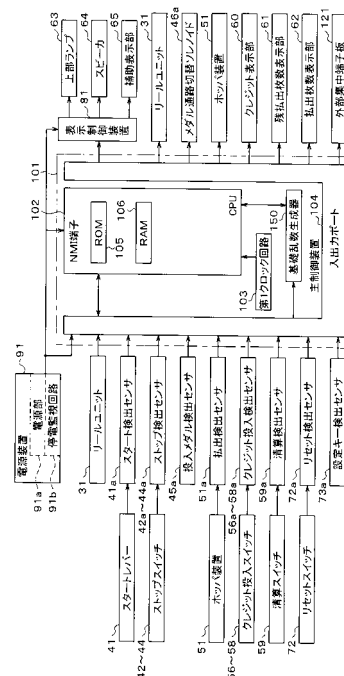
(54) 【発明の名称】 遊技機

(57) 【要約】 (修正有)

【課題】センサからの信号入力状況を確認する処理と他の処理との関係において所定条件の検出を好適に遊技に使用可能な遊技機を提供する。

【解決手段】操作手段が操作されたことに基づいて第1信号を出力し、操作手段が操作されていないことに基づいて第1信号を非出力とする信号出力手段を備え、操作手段として、第1操作手段と第2操作手段と開始操作手段と、を有し、第1数の遊技媒体を受け入れた後に開始操作手段が操作されたことを示す第1信号が入力されたことに基づいて、遊技を開始させる第1遊技開始手段と、第2数の遊技媒体を受け入れた後に前記開始操作手段が操作されたことを示す第1信号が入力されたことに基づいて、遊技を開始させる第2遊技開始手段とを備え、定期的に、信号出力手段からの信号入力状況を確認する状況確認処理を含む定期処理を行う定期処理実行手段と、特定処理を行う特定処理実行手段とを有する。

【選択図】図9



【特許請求の範囲】**【請求項 1】**

遊技を進行させるべく操作される操作手段と、

前記操作手段が操作されたことに基づいて第 1 信号を出力し、前記操作手段が操作されていないことに基づいて前記第 1 信号を非出力とする信号出力手段とを備え、前記信号出力手段からの信号入力状況に基づいて遊技を進行させる遊技機において、

前記操作手段として、第 1 数の遊技媒体を受け入れさせるべく遊技者によって操作される第 1 操作手段と、前記第 1 数より多い第 2 数の遊技媒体を受け入れさせるべく遊技者によって操作される第 2 操作手段と、遊技を開始させるべく遊技者によって操作される開始操作手段と、を有し、

前記第 1 数の遊技媒体を受け入れた後に前記開始操作手段が操作されたことを示す第 1 信号が入力されたことに基づいて、遊技を開始させる第 1 遊技開始手段と、

前記第 2 数の遊技媒体を受け入れた後に前記開始操作手段が操作されたことを示す第 1 信号が入力されたことに基づいて、遊技を開始させる第 2 遊技開始手段とを備え、

定期的に、前記信号出力手段からの信号入力状況を確認する状況確認処理を含む定期処理を行う定期処理実行手段と、

特定処理を行う特定処理実行手段と

を有することを特徴とする遊技機。

【発明の詳細な説明】**【技術分野】****【0001】**

本発明は、スロットマシン等の遊技機に関するものである。

【背景技術】**【0002】**

例えばスロットマシンでは、各リールの外周部に複数の図柄が付与されており、表示窓を通じて各リールに付与された図柄の一部が視認可能な構成となっている。そして、遊技者がメダルを投入することで有効ラインが設定され、その後、遊技者がスタートレバーを操作することでスロットマシンの内部にてビッグボーナス（以下、「BB」と言う）役や小役、再遊技といった役の抽選が行われるとともに各リールが回転を開始し、各リールが回転を開始した後にストップスイッチを操作することで各リールが順次停止して 1 回のゲームが終了する。そして、全てのリールが回転を停止した際に有効ライン上に当選した役と対応する図柄の組合せが停止すると入賞となり、メダルが払い出される特典や遊技状態が移行される特典等が遊技者に付与される。ここで、スロットマシンの内部では、スタートレバーが操作されることで乱数を取得し、当該乱数を用いて役の抽選を行うことが一般的である（例えば特許文献 1 参照）。

【先行技術文献】**【特許文献】****【0003】**

【特許文献 1】特開 2007 - 325888 号公報

【発明の概要】**【発明が解決しようとする課題】****【0004】**

ここで、上記例示したようなスロットマシンにおいては、センサからの信号入力状況を確認する処理と他の処理との関係において、未だ工夫の余地が存在する。

【0005】

なお、以上の問題は、上記例示したようなスロットマシンに限らず、所定条件の検出に基づいて遊技を進行させる他の遊技機にも該当する問題である。

【0006】

10

20

30

40

50

本発明は上記例示した事情等に鑑みてなされたものであり、所定条件の検出を好適に遊技に使用可能な遊技機を提供することを目的とするものである。

【課題を解決するための手段】

【0007】

請求項1に記載の発明では、遊技を進行させるべく操作される操作手段と、前記操作手段が操作されたことに基づいて第1信号を出力し、前記操作手段が操作されていないことに基づいて前記第1信号を非出力とする信号出力手段とを備え、前記信号出力手段からの信号入力状況に基づいて遊技を進行させる遊技機において、前記操作手段として、第1数の遊技媒体を受け入れさせるべく遊技者によって操作される第1操作手段と、前記第1数より多い第2数の遊技媒体を受け入れさせるべく遊技者によって操作される第2操作手段と、遊技を開始させるべく遊技者によって操作される開始操作手段と、を有し、前記第1数の遊技媒体を受け入れた後に前記開始操作手段が操作されたことを示す第1信号が入力されたことに基づいて、遊技を開始させる第1遊技開始手段と、前記第2数の遊技媒体を受け入れた後に前記開始操作手段が操作されたことを示す第1信号が入力されたことに基づいて、遊技を開始させる第2遊技開始手段とを備え、定期的に、前記信号出力手段からの信号入力状況を確認する状況確認処理を含む定期処理を行う定期処理実行手段と、特定処理を行う特定処理実行手段とを有することを特徴とする。

10

【発明の効果】

【0008】

所定条件の検出を好適に遊技に使用可能となる。

20

【図面の簡単な説明】

【0009】

【図1】一実施の形態におけるスロットマシンの正面図である。

【図2】前面扉を閉じた状態を示すスロットマシンの斜視図である。

【図3】前面扉を開いた状態を示すスロットマシンの斜視図である。

【図4】前面扉の背面図である。

【図5】筐体の正面図である。

【図6】各リールの図柄配列を示す図である。

【図7】表示窓から視認可能となる図柄と組合せラインとの関係を示す説明図である。

【図8】入賞態様と付与される特典との関係を示す説明図である。

30

【図9】スロットマシンのブロック図である。

【図10】RAMの構成を説明するための説明図である。

【図11】スタートレバーの操作検出及び基礎乱数の取得に関するブロック図である。

【図12】タイマ割込み処理を示すフローチャートである。

【図13】センサ監視処理を示すフローチャートである。

【図14】メイン処理を示すフローチャートである。

【図15】操作判定処理を示すフローチャートである。

【図16】当選確率設定処理を示すフローチャートである。

【図17】割込み待ち処理を示すフローチャートである。

【図18】通常処理を示すフローチャートである。

40

【図19】開始待ち処理を示すフローチャートである。

【図20】遅延処理を示すフローチャートである。

【図21】遅延カウンタ処理を示すフローチャートである。

【図22】各種信号の変化を示すタイムチャートである。

【図23】抽選処理を示すフローチャートである。

【図24】乱数作成処理を示すフローチャートである。

【図25】通常状態用抽選テーブルの一例を示す図である。

【図26】スベリテーブルの一例を示す図である。

【図27】リール制御処理を示すフローチャートである。

【図28】停止前処理を示すフローチャートである。

50

【図 29】 B B 状態処理を示すフローチャートである。

【発明を実施するための形態】

【0010】

以下、本発明の遊技機を手段として区分して示し、必要に応じて効果等を示しつつ説明する。なお以下においては、理解の容易のため、発明の実施の形態において対応する構成を括弧書き等で適宜示すが、この括弧書き等で示した具体的構成に限定されるものではない。

【0011】

手段 1 . 絵柄 (図柄) を可変表示する可変表示手段 (リールユニット 3 1) と、
前記絵柄の可変表示を開始させるための開始条件の成立を検出する開始条件検出手段 (C P U 1 0 2 の開始指令が発生したと判断する機能 S 6 2 0) と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段 (C P U 1 0 2 の抽選処理機能 S 5 0 5) と、

前記開始条件が成立したことに基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段 (C P U 1 0 2 のリール制御処理機能) と、

前記抽選手段の抽選結果が当選であって特定停止結果 (当選図柄の組合せが有効ライン上に停止する停止結果) となった場合、遊技者に特典 (メダル払出、B B 状態への移行等) を付与する特典付与手段 (C P U 1 0 2 のメダル払出処理機能 S 5 0 7 、 B B 状態処理機能 S 5 0 8 等) と

を備えた遊技機において、

所定値を記憶する記憶手段 (遅延カウンタ 1 1 1 d) と、

電源投入に伴って起動するとともに一連の第 1 処理 (通常処理) を繰り返し行う第 1 処理実行手段 (C P U 1 0 2) と、

定期的に前記第 1 処理に割り込んで第 2 処理 (タイマ割込み処理) を行う第 2 処理実行手段 (C P U 1 0 2) と

を備え、

前記第 1 処理実行手段は、

前記第 2 処理と異なるタイミングで開始されるとともに、前記第 2 処理が n (n は自然数) 回行われた場合に終了される特定処理 (割込み待ち処理) を行う特定処理実行手段 (C P U 1 0 2) と、

前記特定処理が終了した場合、前記第 2 処理の処理結果を用いて第 3 処理 (通常処理における S 6 0 6 、 S 6 2 0 、 S 1 0 0 2 、 S 1 0 0 3 等) を行う第 3 処理実行手段 (C P U 1 0 2) と

を有し、

前記第 1 処理実行手段又は前記第 2 処理実行手段は、

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報 (基礎乱数生成器 1 5 0 のカウンタ値) を取得する取得処理 (基礎乱数取得処理 S 8 0 1) を行う取得処理実行手段 (C P U 1 0 2) と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記記憶手段の値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理 (遅延処理 S 6 2 2 及び遅延カウンタ処理 S 1 1 7) を行う遅延処理実行手段 (C P U 1 0 2) と

を備え、

前記特定処理実行手段を、前記第 2 処理が前記 n 回行われるまでの間、前記記憶手段の値を繰り返し更新する構成としたことを特徴とする遊技機。

【0012】

本手段によれば、電源投入に伴って起動されるとともに繰り返し行われる一連の第 1 処理と、定期的に第 1 処理に割り込んで行われる第 2 処理と、がある。第 1 処理は、第 2 処理と異なるタイミングで開始されるとともに、第 2 処理が n 回行われた場合に終了される

特定処理と、特定処理が終了した場合、第2処理の処理結果を用いて行われる第3処理と、を有しており、特定処理では、第2処理がn回行われるまでの間、記憶手段の値が繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したに基づいて取得されるとともに、記憶手段の値に基づいて開始条件の成立タイミングから遅延されたタイミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

【0013】

10

また、特定処理を、第2処理と異なるタイミングで開始されるとともに、第2処理がn回行われた場合に終了される構成とすることにより、特定処理の開始から終了までの時間を不定とすることができる。この結果、1回の特定処理における記憶手段の値の更新回数をランダムなものとしてことができ、開始条件が成立してから乱数又は基礎乱数としての数値情報が取得されるまでの期間をランダムなものとしてすることができる。

【0014】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとしてが可能となる。

【0015】

さらに、特定処理の終了契機を第2処理の処理回数に依存させるとともに、特定処理が終了した場合に第3処理が行われる構成とすることにより、第2処理が終了してから第3処理が行われるまでの間隔を短縮させることが可能となる。この結果、遊技状況等に即した第2処理の処理結果を用いて第3処理を行うことが可能となる。

20

【0016】

手段2．上記手段1において、前記特定処理を、前記第2処理の開始タイミング及び終了タイミングに依存しないタイミングで開始される構成としたことを特徴とする遊技機。

【0017】

本手段によれば、特定処理は、第2処理の開始タイミング及び終了タイミングに依存しないタイミングで開始されるため、特定処理の終了契機を第2処理の処理回数に依存させた場合であっても、特定処理の開始から終了までの時間を不定とすることができる。

30

【0018】

手段3．上記手段1又は手段2において、前記第2処理実行手段は、当該第2処理実行手段を有する処理手段（主制御装置101）と電氣的に接続された検出手段（スタート検出センサ41a、ストップ検出センサ42a～44a等）からの信号入力状況を把握する把握処理（センサ監視処理S107）を行う把握処理実行手段（CPU102）を有し、前記第3処理実行手段は、前記第3処理として、前記把握処理実行手段の把握結果を用いて所定の判断を行うことを特徴とする遊技機。

【0019】

本手段によれば、第3処理では、検出手段からの信号入力状況を用いて所定の判断が行われる。かかる構成においては、第2処理が終了してから第3処理が行われるまでの間隔が短いほど、第3処理においてより遊技状況等に即した判断を行うことができる。故に、本構成を上記手段1又は手段2の構成に適用することにより、好適な形で第3処理を行うことが可能となる。

40

【0020】

手段4．上記手段1乃至手段3のいずれかにおいて、前記第1処理実行手段は、前回の遊技が終了してから前記開始決定手段が前記絵柄の変動表示を開始させると決定するまでの間に開始前準備処理（開始前準備処理S604～S620）を繰り返し行う開始待ち処理実行手段（CPU102）を有し、当該開始待ち処理実行手段が前記特定処理実行手段及び前記第3処理実行手段を有することを特徴とする遊技機。

【0021】

50

本手段によれば、第 1 処理では、前回の遊技が終了してから絵柄の変動表示を開始させると決定するまでの間に開始前準備処理を繰り返し行っており、当該開始前準備処理にて特定処理及び第 3 処理を行う。前回の遊技が終了してから絵柄の変動表示を開始させると決定するまでの期間は、絵柄の変動表示を開始させると決定するタイミングによって変化する。このため、開始前準備処理を行うことができる回数も各遊技回において変化する事となる。故に、記憶手段の値の更新回数をランダムなものとすることが可能となる。

【0022】

手段 5 . 上記手段 1 乃至手段 4 のいずれかにおいて、前記絵柄の変動表示を停止させるべく操作される停止操作手段（ストップスイッチ 42 ~ 44）を有し、前記第 1 処理実行手段は、前記絵柄の変動表示を停止させることが可能となってから前記停止操作手段が操作されるまでの間に操作待ち処理（停止前処理における S1001 ~ S1004）を繰り返し行う操作待ち処理実行手段（CPU102）を有し、当該操作待ち処理実行手段が前記特定処理実行手段及び前記第 3 処理実行手段を有することを特徴とする遊技機。

10

【0023】

本手段によれば、第 1 処理では、絵柄の変動表示を停止させることが可能となってから停止操作手段が操作されるまでの間に操作待ち処理を繰り返し行っており、当該操作待ち処理にて特定処理及び第 3 処理を行う。絵柄の変動表示を停止させることが可能となってから停止操作手段が操作されるまでの期間は、停止操作手段が操作されるタイミングによって変化する。このため、操作待ち処理を行うことができる回数も各遊技回において変化する事となる。故に、記憶手段の値の更新回数をランダムなものとすることが可能となる。

20

【0024】

手段 6 . 上記手段 1 乃至手段 5 のいずれかにおいて、前記記憶手段と、前記第 1 処理実行手段と、前記第 2 処理実行手段と、を有する記憶演算実行手段（CPU102）を設けたことを特徴とする遊技機。

【0025】

本手段によれば、記憶手段と、第 1 処理実行手段と、第 2 処理実行手段と、を有する記憶演算実行手段が設けられている。かかる構成とすることにより、記憶手段を、所定の 1 の値のみを記憶する不正な記憶手段に変更されることを抑制することが可能となる。

【0026】

30

手段 7 . 上記手段 1 乃至手段 6 のいずれかにおいて、前記第 2 処理実行手段は、前記記憶手段の値を更新する更新処理（遅延カウンタ処理 S117）を行う更新処理実行手段（CPU102）を有することを特徴とする遊技機。

【0027】

本手段によれば、記憶手段の値は、特定処理において更新されるのみならず、第 2 処理においても更新される。かかる構成とすることにより、記憶手段の値を予測することを困難なものとすることが可能となる。

【0028】

手段 8 . 上記手段 1 乃至手段 7 のいずれかにおいて、特定操作（電源投入時における設定キーの ON 操作等）がなされた場合に前記記憶手段の値を初期値に変更する初期化手段を非具備としたことを特徴とする遊技機。

40

【0029】

本手段によれば、特定操作がなされた場合であっても記憶手段の値が初期値に変更されない。かかる構成とすることにより、記憶手段の値を初期値に変更した上で抽選に当選となる乱数を取得する不正を防止することが可能となる。

【0030】

手段 9 . 上記手段 1 乃至手段 8 のいずれかにおいて、前記遅延処理実行手段は、前記遅延処理として、前記開始条件が成立した際に前記記憶手段が記憶している値と無関係な特定値（0）となるまで前記記憶手段の値を更新する処理を行うことを特徴とする遊技機。

【0031】

50

本手段によれば、開始条件が成立した場合、記憶手段の値がそのときの値と無関係な特定値となるまで更新される。かかる構成とすることにより、開始条件が成立してから乱数又は基礎乱数としての数値情報を取得するまでの期間を、特定値から開始条件が成立した際の記憶手段の値を減じた値と対応する期間とすることができ、開始条件が成立してから乱数又は基礎乱数としての数値情報が取得されるまでの期間をランダムなものとする事ができる。

【0032】

手段10．上記手段1乃至手段9のいずれかにおいて、前記取得処理実行手段により取得される数値情報を記憶する数値情報記憶手段（基礎乱数生成器150のカウンタ150a）と、第2数値情報（第1カウンタ111aのカウント値、第2カウンタ111bのカ
10
ウンタ値）を記憶する第2数値情報記憶手段（第1カウンタ111a、第2カウンタ111b）と、前記取得処理実行手段が前記数値情報記憶手段から前記数値情報を取得した場合、前記数値情報及び前記第2数値情報を用いて乱数を作成する乱数作成手段（乱数作成処理S701）と、を備えたことを特徴とする遊技機。

【0033】

本手段によれば、乱数は数値情報及び第2数値情報を用いて作成される。かかる構成とすることにより、記憶手段の値と数値情報が共に狙われる不正が行われた場合であっても、第2数値情報によって抽選に用いる乱数を変化させることが可能となる。この結果、抽選に当選となる乱数を不正に取得することを困難なものとする事が可能となる。

【0034】

手段11．開始条件の成立を検出する開始条件検出手段（CPU102の開始指令が発生したと判断する機能S620）と、
20

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU102の抽選処理機能S505）と、

前記抽選手段の抽選結果が当選であることに基づいて特典（メダル払出、BB状態への移行等）を付与する特典付与手段（CPU102のメダル払出処理機能S507、BB状態処理機能S508等）と

を備えた遊技機において、

所定値を記憶する記憶手段（遅延カウンタ111d）と、

一連の第1処理（通常処理）を繰り返し行う第1処理実行手段（CPU102）と、
30

定期的に第2処理（タイマ割込み処理）を行う第2処理実行手段（CPU102）と

を備え、

前記第1処理実行手段は、

前記第2処理がn（nは自然数）回行われた場合に終了される特定処理（割込み待ち処理）を行う特定処理実行手段（CPU102）と、

前記特定処理が終了した場合、前記第2処理の処理結果を用いて第3処理（通常処理におけるS606、S620、S1002、S1003等）を行う第3処理実行手段（CPU102）と

を有し、

前記第1処理実行手段又は前記第2処理実行手段は、
40

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報（基礎乱数生成器150のカウント値）を取得する取得処理（基礎乱数取得処理S801）を行う取得処理実行手段（CPU102）と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記記憶手段の値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理（遅延処理S622及び遅延カウンタ処理S117）を行う遅延処理実行手段（CPU102）と

を備え、

前記特定処理実行手段を、前記第2処理が前記n回行われるまでの間、前記記憶手段の値を繰り返し更新する構成としたことを特徴とする遊技機。
50

【 0 0 3 5 】

本手段によれば、繰り返し行われる一連の第 1 処理と、定期的に行われる第 2 処理と、がある。第 1 処理は、第 2 処理が n 回行われた場合に終了される特定処理と、特定処理が終了した場合、第 2 処理の処理結果を用いて行われる第 3 処理と、を有しており、特定処理では、第 2 処理が n 回行われるまでの間、記憶手段の値が繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したことに基づいて取得されるとともに、記憶手段の値に基づいて開始条件の成立タイミングから遅延されたタイミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

【 0 0 3 6 】

また、特定処理を、第 2 処理が n 回行われた場合に終了される構成とすることにより、特定処理が開始されるタイミングと、第 2 処理が開始されたタイミングと、の関係によって特定処理の開始から終了までの時間を不定とすることができる。この結果、1 回の特定処理における記憶手段の値の更新回数をランダムなものとしことができ、開始条件が成立してから乱数又は基礎乱数としての数値情報が取得されるまでの期間をランダムなものとしことができる。

【 0 0 3 7 】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとしることが可能となる。

【 0 0 3 8 】

さらに、特定処理の終了契機を第 2 処理の処理回数に依存させるとともに、特定処理が終了した場合に第 3 処理が行われる構成とすることにより、第 2 処理が終了してから第 3 処理が行われるまでの間隔を短縮させることが可能となる。この結果、遊技状況等に即した第 2 処理の処理結果を用いて第 3 処理を行うことが可能となる。

【 0 0 3 9 】

手段 1 2 . 絵柄 (図柄) を可変表示する可変表示手段 (リールユニット 3 1) と、
開始条件の成立を検出する開始条件検出手段 (C P U 1 0 2 の開始指令が発生したと判断する機能 S 6 2 0) と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段 (C P U 1 0 2 の抽選処理機能 S 5 0 5) と、

前記開始条件が成立したことに基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段 (C P U 1 0 2 のリール制御処理機能) と、

前記抽選手段の抽選結果が当選であって特定停止結果 (当選図柄の組合せが有効ライン上に停止する停止結果) となった場合、遊技者に特典 (メダル払出、B B 状態への移行等) を付与する特典付与手段 (C P U 1 0 2 のメダル払出処理機能 S 5 0 7、B B 状態処理機能 S 5 0 8 等) と

を備え、前記開始条件が成立したことに基づいて遊技が開始され、前記絵柄の可変表示が終了したこと又は前記特典付与手段が前記特典を付与したことに基づいて前記遊技が終了する遊技機において、

所定値を記憶する記憶手段 (遅延カウンタ 1 1 1 d) と、

一連の第 1 処理 (通常処理) を繰り返し行う第 1 処理実行手段 (C P U 1 0 2) と、

前記遊技の進行に関わる検出手段 (スタート検出センサ 4 1 a 等) からの信号入力状況を確認する状況確認処理 (センサ監視処理 S 1 0 7) を含む第 2 処理 (タイマ割込み処理) を定期的に行う第 2 処理実行手段 (C P U 1 0 2) と

を備え、

前記第 1 処理実行手段は、

10

20

30

40

50

特定処理（割込み待ち処理）を行う特定処理実行手段（CPU102）と、

前記特定処理が終了した場合、前記状況確認処理の処理結果を用いて第3処理（通常処理におけるS606、S620、S1002、S1003等）を行う第3処理実行手段（CPU102）と

を有し、

前記特定処理実行手段は、

前記特定処理を開始した後に前記第2処理が n （ n は自然数）回行われたか否かを確認する確認処理（割込み待ち処理におけるS407）を行う確認処理手段（CPU102）と、

前記確認処理手段が前記第2処理が前記 n 回行われたことを確認した場合、前記特定処理を終了させる終了手段（CPU102）と

を有し、

前記第1処理実行手段又は前記第2処理実行手段は、

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報（基礎乱数生成器150のカウント値）を取得する取得処理（基礎乱数取得処理S801）を行う取得処理実行手段（CPU102）と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記記憶手段の値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理（遅延処理S622及び遅延カウンタ処理S117）を行う遅延処理実行手段（CPU102）と

を備え、

前記特定処理実行手段を、前記第2処理が前記 n 回行われるまでの間、前記記憶手段の値を繰り返し更新する構成としたことを特徴とする遊技機。

【0040】

本手段によれば、繰り返し行われる一連の第1処理と、定期的に行われる第2処理と、がある。第2処理は、遊技の進行に関わる検出手段からの信号入力状況を確認する状況確認処理を有している。第1処理は、第2処理が n 回行われた場合に終了される特定処理と、特定処理が終了した場合、状況確認処理の処理結果を用いて行われる第3処理と、を有しており、特定処理では、第2処理が n 回行われるまでの間、記憶手段の値が繰り返し更新される。そして、抽選に用いる乱数又は乱数の元となる基礎乱数としての数値情報は、開始条件が成立したことに基づいて取得されるとともに、記憶手段の値に基づいて開始条件の成立タイミングから遅延されたタイミングで取得される。かかる構成とすることにより、仮に乱数又は基礎乱数としての数値情報が一定周期で抽選に当選となる値となり、そのタイミングで開始条件を成立させる不正が行われた場合であっても、乱数又は基礎乱数としての数値情報の取得タイミングを遅延させることで抽選に当選となる値が取得されることを防止することが可能となる。

【0041】

また、特定処理を、第2処理が n 回行われた場合に終了される構成とすることにより、特定処理が開始されるタイミングと、第2処理が開始されたタイミングと、の関係によって特定処理の開始から終了までの時間を不定とすることができる。この結果、1回の特定処理における記憶手段の値の更新回数をランダムなものとすることができ、開始条件が成立してから乱数又は基礎乱数としての数値情報が取得されるまでの期間をランダムなものとすることができる。

【0042】

以上の結果、抽選に当選となる乱数を不正に取得することを困難なものとすることが可能となる。

【0043】

さらに、特定処理の終了契機を第2処理の処理回数に依存させるとともに、特定処理が終了した場合に第3処理が行われる構成とすることにより、第2処理が終了してから第3処理が行われるまでの間隔を短縮させることが可能となる。この結果、遊技状況等に即し

10

20

30

40

50

た状況確認処理の処理結果を用いて第3処理を行うことが可能となり、円滑に遊技を進行させることが可能となる。

【0044】

手段13、絵柄（図柄）を可変表示する可変表示手段（リールユニット31）と、開始条件の成立を検出する開始条件検出手段（CPU102の開始指令が発生したと判断する機能S620）と、

前記開始条件が成立したことに基づいて抽選を行う抽選手段（CPU102の抽選処理機能S505）と、

前記開始条件が成立したことに基づいて前記絵柄の可変表示を開始させるとともに、前記抽選手段の抽選結果に基づいた停止結果となるよう前記可変表示手段を表示制御する表示制御手段（CPU102のリール制御処理機能）と、

前記抽選手段の抽選結果が当選であって特定停止結果（当選図柄の組合せが有効ライン上に停止する停止結果）となった場合、遊技者に特典（メダル払出、BB状態への移行等）を付与する特典付与手段（CPU102のメダル払出処理機能S507、BB状態処理機能S508等）と

を備え、前記開始条件が成立したことに基づいて遊技が開始され、前記絵柄の可変表示が終了したこと又は前記特典付与手段が前記特典を付与したことに基づいて前記遊技が終了する遊技機において、

所定値を記憶する記憶手段（遅延カウンタ111d）と、

一連の第1処理（通常処理）を繰り返し行う第1処理実行手段（CPU102）と、

定期的に第2処理（タイマ割込み処理）を行う第2処理実行手段（CPU102）とを備え、

前記第1処理実行手段は、

特定処理（割込み待ち処理）を行う特定処理実行手段（CPU102）と、

前記特定処理が終了した場合、前記第2処理の処理結果を用いて前記遊技を進行させるか否かの判断を行う第3処理（通常処理におけるS606、S620、S1002、S1003等）を行う第3処理実行手段（CPU102）と

を有し、

前記特定処理実行手段は、

前記特定処理を開始した後に前記第2処理がn（nは自然数）回行われたか否かを確認する確認処理（割込み待ち処理におけるS407）を行う確認処理手段（CPU102）と、

前記確認処理手段が前記第2処理が前記n回行われたことを確認した場合、前記特定処理を終了させる終了手段（CPU102）と

を有し、

前記第1処理実行手段又は前記第2処理実行手段は、

前記開始条件が成立したことに基づいて、前記抽選に用いる乱数又は前記乱数の元となる基礎乱数としての数値情報（基礎乱数生成器150のカウント値）を取得する取得処理（基礎乱数取得処理S801）を行う取得処理実行手段（CPU102）と、

前記開始条件が成立した場合、前記取得処理実行手段が前記数値情報を取得する取得タイミングを、前記記憶手段の値に基づいて前記開始条件の成立タイミングから遅延させる遅延処理（遅延処理S622及び遅延カウンタ処理S117）を行う遅延処理実行手段（CPU102）と

を備え、

前記特定処理実行手段を、前記第2処理が前記n回行われるまでの間、前記記憶手段の値を繰り返し更新する構成としたことを特徴とする遊技機。

【0045】

本手段によれば、繰り返し行われる一連の第1処理と、定期的に行われる第2処理と、がある。第1処理は、第2処理がn回行われた場合に終了される特定処理と、特定処理が終了した場合、第2処理の処理結果を用いて遊技を進行させるか否かの判断を行う第3処

10

20

30

40

50

共通の表示窓としてもよい。

【 0 0 5 3 】

図 3 に示すように、筐体 1 1 は仕切り板 3 0 によりその内部が上下 2 分割されており、仕切り板 3 0 の上部には、可変表示手段を構成するリールユニット 3 1 が取り付けられている。リールユニット 3 1 は、円筒状（円環状）にそれぞれ形成された左リール 3 2 L，中リール 3 2 M，右リール 3 2 R を備えている。各リール 3 2 L，3 2 M，3 2 R は、その中心軸線が当該リールの回転軸線となるように回転可能に支持されている。各リール 3 2 L，3 2 M，3 2 R の回転軸線は略水平方向に延びる同一軸線上に配設され、それぞれのリール 3 2 L，3 2 M，3 2 R が各表示窓 2 6 L，2 6 M，2 6 R と 1 対 1 で対応している。したがって、各リール 3 2 L，3 2 M，3 2 R の表面の一部はそれぞれ対応する表示窓 2 6 L，2 6 M，2 6 R を通じて視認可能な状態となっている。また、リール 3 2 L，3 2 M，3 2 R が正回転すると、各表示窓 2 6 L，2 6 M，2 6 R を通じてリール 3 2 L，3 2 M，3 2 R の表面は上から下へ向かって移動しているかのように映し出される。

10

【 0 0 5 4 】

ここで、リールユニット 3 1 の構成を簡単に説明する。

【 0 0 5 5 】

各リール 3 2 L，3 2 M，3 2 R は、それぞれがステッピングモータに連結されており、各ステッピングモータの駆動により各リール 3 2 L，3 2 M，3 2 R が個別に、すなわちそれぞれ独立して回転駆動し得る構成となっている。ステッピングモータは、例えば 5 0 4 パルスの駆動信号（以下、励磁パルスとも言う。）を与えることにより 1 回転されるように設定されており、この励磁パルスによってステッピングモータの回転位置、すなわちリールの回転位置が制御される。また、リールユニット 3 1 には、リールが 1 回転したことを検出するためのリールインデックスセンサが各リール 3 2 L，3 2 M，3 2 R に設置されている。そして、リールインデックスセンサからは、リールが 1 回転したことを検出した場合、その検出の都度、後述する主制御装置 1 0 1 に検出信号が出力されるようになっている。このため主制御装置 1 0 1 は、リールインデックスセンサの検出信号と、当該検出信号が入力されるまでに出力した励磁パルス数とに基づいて、各リール 3 2 L，3 2 M，3 2 R の角度位置を 1 回転毎に確認するとともに補正することができる。

20

【 0 0 5 6 】

各リール 3 2 L，3 2 M，3 2 R の外周面には、その長辺方向（周回方向）に、識別情報としての図柄が複数個描かれている。より具体的には、2 1 個の図柄が等間隔に描かれている。このため、所定の位置においてある図柄を次の図柄へ切り替えるには、2 4 パルス（＝5 0 4 パルス÷2 1 図柄）の励磁パルスの出力を要する。また、主制御装置 1 0 1 は、リールインデックスセンサの検出信号が入力されてから出力した励磁パルス数により、表示窓 2 6 L，2 6 M，2 6 R から視認可能な状態となっている図柄を把握したり、表示窓 2 6 L，2 6 M，2 6 R から視認可能な位置に所定の図柄を停止させたりする制御を行うことができる。

30

【 0 0 5 7 】

次に、各リール 3 2 L，3 2 M，3 2 R に描かれている図柄について説明する。

【 0 0 5 8 】

図 6 には、左リール 3 2 L，中リール 3 2 M，右リール 3 2 R の図柄配列が示されている。同図に示すように、各リール 3 2 L，3 2 M，3 2 R には、それぞれ 2 1 個の図柄が一行に配置されている。また、各リール 3 2 L，3 2 M，3 2 R に対応して番号が 0 ～ 2 0 まで付されているが、これら番号は主制御装置 1 0 1 が表示窓 2 6 L，2 6 M，2 6 R から視認可能な状態となっている図柄を認識するための番号であり、リール 3 2 L，3 2 M，3 2 R に実際に付されているわけではない。但し、以下の説明では当該番号を使用して説明する。

40

【 0 0 5 9 】

図柄としては、「星」図柄（例えば、左リール 3 2 L の 2 0 番目）、「チェリー」図柄（例えば、左リール 3 2 L の 1 9 番目）、「青年」図柄（例えば、左リール 3 2 L の 1 8

50

番目)、「ベル」図柄(例えば、左リール32Lの17番目)、「リプレイ」図柄(例えば、左リール32Lの16番目)、「白7」図柄(例えば、左リール32Lの15番目)、「スイカ」図柄(例えば、左リール32Lの14番目)、「赤7」図柄(例えば、左リール32Lの3番目)の8種類がある。そして、図6に示すように、各リール32L, 32M, 32Rにおいて各種図柄の数や配置順序は全く異なっている。

【0060】

各表示窓26L, 26M, 26Rは、対応するリールに付された21個の図柄のうち図柄全体を視認可能となる図柄が3個となるように形成されている。このため、各リール32L, 32M, 32Rがすべて停止している状態では、 $3 \times 3 = 9$ 個の図柄が表示窓26L, 26M, 26Rを介して視認可能な状態となる。

10

【0061】

本スロットマシン10では、これら9個の図柄が視認可能となる各位置を結ぶようにして、横方向へ平行に3本、斜め方向へたすき掛けに2本、計5本の組合せラインが設定されている。より詳しくは、図7に示すように、横方向の組合せラインとして、各リール32L, 32M, 32Rの上段図柄を結んだ上ラインL1と、各リール32L, 32M, 32Rの中段図柄を結んだ中ラインL2と、各リール32L, 32M, 32Rの下段図柄を結んだ下ラインL3と、が設定されている。また、斜め方向の組合せラインとして、左リール32Lの上段図柄, 中リール32Mの中段図柄, 右リール32Rの下段図柄を結んだ右下がりラインL4と、左リール32Lの下段図柄, 中リール32Mの中段図柄, 右リール32Rの上段図柄を結んだ右上がりラインL5と、が設定されている。そして、有効化された組合せライン、すなわち有効ライン上に図柄が所定の組合せで停止した場合には、入賞成立として、遊技媒体たるメダルが所定数払い出される特典が付与されたり、遊技状態が移行される特典が付与されたりするようになっている。

20

【0062】

図8には、入賞となる図柄の組合せと、入賞となった場合に付与される特典とが示されている。

【0063】

メダル払出が行われる小役入賞としては、ベル入賞と、スイカ入賞と、1枚役入賞と、チェリー入賞とがある。各リール32L, 32M, 32Rの「ベル」図柄が有効ライン上に並んで停止した場合、ベル入賞として8枚のメダル払出が行われ、各リール32L, 32M, 32Rの「スイカ」図柄が有効ライン上に並んで停止した場合、スイカ入賞として6枚のメダル払出が行われ、有効ライン上に左から順に「赤7」図柄, 「青年」図柄, 「白7」図柄と並んで停止した場合、1枚役入賞として1枚のメダル払出が行われる。また、左リール32Lの「チェリー」図柄が有効ライン上に停止した場合、チェリー入賞として2枚のメダル払出が行われる。すなわち、チェリー入賞の場合には、中リール32Mと右リール32Rについて、有効ライン上に停止する図柄がどのような図柄であっても良い。換言すれば、左リール32Lの「チェリー」図柄と、中リール32M及び右リール32Rの任意の図柄との組合せが有効ライン上に停止した場合、チェリー入賞が成立するとも言える。したがって、左リール32Lの複数の有効ラインが重なる位置(具体的には上段と下段)に「チェリー」図柄が停止した場合には、各有効ライン上にてチェリー入賞が成立することとなり、結果として4(=2×2)枚のメダル払出が行われる。本実施の形態では、左リール32Lの「チェリー」図柄が上段又は下段に停止してチェリー入賞が成立するようになっているため、チェリー入賞が成立した場合には4枚のメダル払出が行われる。

30

40

【0064】

遊技状態の移行のみが行われる状態移行入賞としては、BB入賞がある。各リール32L, 32M, 32Rの「赤7」図柄が有効ライン上に並んで停止した場合、BB入賞として遊技状態がビッグボーナス状態(以下、「BB状態」と言う。)に移行する。

【0065】

メダル払出や遊技状態の移行以外の特典が付与される入賞としては、再遊技入賞がある

50

。各リール４２Ｌ，４２Ｍ，４２Ｒの「リプレイ」図柄が有効ライン上に並んで停止した場合、再遊技入賞として、メダル払出や遊技状態の移行は行われないものの、メダルを投入することなく次ゲームの遊技を行うことが可能な再遊技の特典が付与される。

【００６６】

なお以下では、各入賞と対応する図柄の組合せを入賞図柄の組合せとも言う。例えば、再遊技図柄の組合せとは、再遊技入賞となる図柄の組合せ、すなわち「リプレイ」図柄，「リプレイ」図柄，「リプレイ」図柄の組合せである。また、各入賞と対応する各リール３２Ｌ，３２Ｍ，３２Ｒの図柄を入賞図柄とも言う。例えば、１枚役図柄とは、左リール３２Ｌにおいては「赤７」図柄であり、中リール３２Ｍにおいては「青年」図柄であり、右リール３２Ｒにおいては「白７」図柄である。

10

【００６７】

遊技パネル２５の下方左側には、各リール３２Ｌ，３２Ｍ，３２Ｒの回転を開始させるために操作されるスタートレバー４１が設けられている。スタートレバー４１はリール３２Ｌ，３２Ｍ，３２Ｒを回転開始、すなわち図柄の可変表示を開始させるべく操作される開始操作手段又は始動操作手段を構成する。スタートレバー４１は、遊技者がゲームを開始するときに手で押し操作するレバーであり、手が離れたあと初期位置に自動復帰する。ちなみに、本スロットマシン１０におけるスタートレバー４１は、手が離れたあと初期位置に自動復帰するまでに数１０ｍｓｅｃを要するように構成されている。所定数のメダルが投入されている状態でスタートレバー４１を操作された場合、各リール３２Ｌ，３２Ｍ，３２Ｒが回転を開始するようになっている。

20

【００６８】

スタートレバー４１の右側には、回転している各リール３２Ｌ，３２Ｍ，３２Ｒを個別に停止させるために操作されるボタン状のストップスイッチ４２～４４が設けられている。各ストップスイッチ４２～４４は、停止対象となるリール３２Ｌ，３２Ｍ，３２Ｒに対応する表示窓２６Ｌ，２６Ｍ，２６Ｒの直下にそれぞれ配置されている。すなわち、左ストップスイッチ４２が操作された場合には左リール３２Ｌの回転が停止し、中ストップスイッチ４３が操作された場合には中リール３２Ｍの回転が停止し、右ストップスイッチ４４が操作された場合には右リール３２Ｒの回転が停止する。ストップスイッチ４２～４４はリール３２Ｌ，３２Ｍ，３２Ｒの回転に基づく図柄の可変表示を停止させるべく操作される停止操作手段を構成する。ストップスイッチ４２～４４は、左リール３２Ｌが回転を開始してから所定時間を経過した場合に、停止操作可能な状態となるようになっている。ストップスイッチ４２～４４の内部には図示しないランプが設けられており、停止操作可能な状態ではランプが点灯表示され、リールが停止している等の停止操作不可能な状態ではランプが消灯表示されるようになっている。

30

【００６９】

表示窓２６Ｌ，２６Ｍ，２６Ｒの下方右側には、メダルを投入するためのメダル投入口４５が設けられている。メダル投入口４５は遊技媒体を入力する入力手段を構成する。また、メダル投入口４５が遊技者によりメダルを直接投入するという動作を伴う点に着目すれば、遊技媒体を直接入力する直接入力手段を構成するものとも言える。

【００７０】

メダル投入口４５から投入されたメダルは、前面扉１２の背面に設けられた通路切替手段としてのセレクト４６によって貯留用通路４７か排出用通路４８のいずれかへ導かれる。より詳しくは、セレクト４６にはメダル通路切替ソレノイド４６ａが設けられており、そのメダル通路切替ソレノイド４６ａの非励磁時にはメダルが排出用通路４８側に導かれ、前記メダル通路切替ソレノイド４６ａの励磁時にはメダルが貯留用通路４７側に導かれるようになっている。貯留用通路４７に導かれたメダルは、筐体１１の内部に収納されたホッパ装置５１へと導かれる。一方、排出用通路４８に導かれたメダルは、前面扉１２の前面下部に設けられたメダル排出口４９からメダル受け皿５０へと導かれ、遊技者に返還される。

40

【００７１】

50

ホッパ装置 5 1 は、メダルを貯留する貯留タンク 5 2 と、メダルを遊技者に払い出す払出装置 5 3 とより構成されている。払出装置 5 3 は、図示しないメダル払出用回転板を回転させることにより、排出用通路 4 8 に設けられた開口 4 8 a へメダルを排出し、排出用通路 4 8 を介してメダル受け皿 5 0 へメダルを払い出すようになっている。また、ホッパ装置 5 1 の右方には、貯留タンク 5 2 内に所定量以上のメダルが貯留されることを回避するための予備タンク 5 4 が設けられている。ホッパ装置 5 1 の貯留タンク 5 2 内部には、この貯留タンク 5 2 から予備タンク 5 4 へとメダルを排出する誘導プレート 5 2 a が設けられている。したがって、誘導プレート 5 2 a が設けられた高さ以上にメダルが貯留された場合、かかるメダルが予備タンク 5 4 に貯留されることとなる。

【 0 0 7 2 】

10

メダル投入口 4 5 の下方には、ボタン状の返却スイッチ 5 5 が設けられている。メダル投入口 4 5 に投入されたメダルがセレクト 4 6 内に詰まった状況下で返却スイッチ 5 5 を操作された場合、セレクト 4 6 が機械的に連動して動作され、当該セレクト 4 6 内に詰まったメダルがメダル排出口 4 9 から返却されるようになっている。

【 0 0 7 3 】

表示窓 2 6 L , 2 6 M , 2 6 R の下方左側には、遊技媒体としてのクレジットされた仮想メダルを一度に 3 枚投入するための第 1 クレジット投入スイッチ 5 6 が設けられている。また、第 1 クレジット投入スイッチ 5 6 の左方には、第 2 クレジット投入スイッチ 5 7 と、第 3 クレジット投入スイッチ 5 8 とが設けられている。第 2 クレジット投入スイッチ 5 7 は仮想メダルを一度に 2 枚投入するためのものであり、第 3 クレジット投入スイッチ 5 8 は仮想メダルを 1 枚投入するためのものである。各クレジット投入スイッチ 5 6 ~ 5 8 は前記メダル投入口 4 5 とともに遊技媒体を入力する入力手段を構成する。また、メダル投入口 4 5 が遊技者によりメダルを直接投入するという動作を伴うのに対し、各クレジット投入スイッチ 5 6 ~ 5 8 は貯留記憶に基づく仮想メダルの投入という動作を伴うに過ぎない点に着目すれば、遊技媒体を間接入力する間接入力手段を構成するものとも言える。各クレジット投入スイッチ 5 6 ~ 5 8 の内部には図示しないランプが設けられており、投入操作可能な状態ではランプが点灯表示され、投入操作不可能な状態ではランプが消灯表示されるようになっている。

20

【 0 0 7 4 】

スタートレバー 4 1 の左方には、精算スイッチ 5 9 が設けられている。すなわち、本スロットマシン 1 0 では、所定の最大値（メダル 5 0 枚分）となるまでの余剰の投入メダルや入賞時の払出メダルを仮想メダルとして貯留記憶するクレジット機能を有しており、仮想メダルが貯留記憶されている状況下で精算スイッチ 5 9 を操作された場合、仮想メダルが現実のメダルとしてメダル排出口 4 9 から払い出されるようになっている。この場合、クレジットされた仮想メダルを現実のメダルとして払い出すという機能に着目すれば、精算スイッチ 5 9 は貯留記憶された遊技媒体を実際に払い出すための精算操作手段を構成するものとも言える。

30

【 0 0 7 5 】

遊技パネル 2 5 の表示窓 2 6 L , 2 6 M , 2 6 R 下方には、クレジットされている仮想メダル数を表示するクレジット表示部 6 0 と、B B 状態が終了するまでに払い出される残りのメダル数を表示する残払出枚数表示部 6 1 と、入賞時に払い出したメダルの枚数を表示する払出枚数表示部 6 2 とがそれぞれ設けられている。これら表示部 6 0 ~ 6 2 は 7 セグメント表示器によって構成されているが、液晶表示器等によって代替することは当然可能である。

40

【 0 0 7 6 】

ここで、メダルのベット数と、有効化される組合せラインとの関係を、図 7 を用いて説明する。遊技の開始時にメダル投入口 4 5 からメダルが投入されるとベットとなる。

【 0 0 7 7 】

1 枚目のメダルがメダル投入口 4 5 に投入された場合、ベット数は 1 となり、中ライン L 2 が有効化される。2 枚目のメダルがメダル投入口 4 5 に投入された場合、ベット数は

50

2 となり、中ライン L 2 に加えて上ライン L 1 と下ライン L 3 を含む合計 3 本の組合せラインが有効化される。3 枚目のメダルがメダル投入口 4 5 に投入された場合、ベット数は 3 となり、組合せライン L 1 ~ L 5 の全てが有効化される。

【 0 0 7 8 】

なお、4 枚以上のメダルがメダル投入口 4 5 に投入された場合、そのときに貯留記憶されている仮想メダルが 5 0 枚未満であれば、3 枚を超える余剰メダルはスロットマシン 1 0 内部に貯留され、クレジット表示部 6 0 の仮想メダル数が加算表示される。一方、仮想メダル数が 5 0 枚のとき又は 5 0 枚に達したときには、セレクト 4 6 により貯留用通路 4 7 から排出用通路 4 8 への切替がなされ、メダル排出口 4 9 からメダル受け皿 5 0 へと余剰メダルが返却される。

10

【 0 0 7 9 】

また、仮想メダルが貯留記憶されており、遊技の開始時に第 1 ~ 第 3 クレジット投入スイッチ 5 6 ~ 5 8 のいずれかが操作された場合にも、仮想メダルが投入されたこととなりベットとなる。なお、第 1 ~ 第 3 クレジット投入スイッチ 5 6 ~ 5 8 のいずれかが操作された場合については、投入された仮想メダルの枚数分だけクレジット表示部 6 0 に表示されている仮想メダル数が減算されることを除き、メダル投入口 4 5 からメダルを投入した場合と同じため、説明を省略する。

【 0 0 8 0 】

ちなみに、第 1 ~ 第 3 クレジット投入スイッチ 5 6 ~ 5 8 のいずれかが操作された場合に投入されるべき仮想メダルが貯留記憶されていない場合、例えばクレジット表示部 6 0 の表示が 2 のときに第 1 クレジット投入スイッチ 5 6 が操作された場合等には、クレジット表示部 6 0 の数値が全て減算されて 0 となり、投入可能な仮想メダル分だけベットされる。

20

【 0 0 8 1 】

前面扉 1 2 の上部には、遊技の進行に伴い点灯したり点滅したりする上部ランプ 6 3 と、遊技の進行に伴い種々の効果音を鳴らしたり、遊技者に遊技状態を報知したりする左右一対のスピーカ 6 4 と、遊技者に各種情報を与える補助表示部 6 5 とが設けられている。補助表示部 6 5 は、遊技の進行に伴って各種表示演出を実行するためのものであり、各リール 3 2 L , 3 2 M , 3 2 R による遊技を主表示部によるものと考えることができることから、本実施形態では補助表示部 6 5 と称している。補助表示部 6 5 の背面には、上部ランプ 6 3 やスピーカ 6 4 、補助表示部 6 5 を駆動させるための表示制御装置 8 1 が設けられている。

30

【 0 0 8 2 】

筐体 1 1 の内部においてホッパ装置 5 1 の左方には、電源ボックス 7 0 が設けられている。電源ボックス 7 0 は、その内部に電源装置 9 1 を収容するとともに、電源スイッチ 7 1 やリセットスイッチ 7 2 、設定キー挿入孔 7 3 などを備えている。電源スイッチ 7 1 は、主制御装置 1 0 1 を始めとする各部に電源を供給するための起動スイッチである。リセットスイッチ 7 2 は、スロットマシン 1 0 のエラー状態をリセットするためのスイッチである。また、設定キー挿入孔 7 3 は、ホール管理者などがメダルの出玉調整を行うためのものである。すなわち、ホール管理者等が設定キーを設定キー挿入孔 7 3 へ挿入して ON 操作することにより、スロットマシン 1 0 の当選確率を設定できるようになっている。なお、リセットスイッチ 7 2 は、エラー状態をリセットする場合の他に、スロットマシン 1 0 の当選確率を変更する場合にも操作される。

40

【 0 0 8 3 】

リールユニット 3 1 の上方には、遊技を統括管理する主制御装置 1 0 1 が筐体 1 1 に取り付けられている。

【 0 0 8 4 】

次に、本スロットマシン 1 0 の電氣的構成について、図 9 のブロック図に基づいて説明する。

【 0 0 8 5 】

50

主制御装置 101 には、演算処理手段である CPU 102 を中心とするマイクロコンピュータが搭載されている。CPU 102 には、電源装置 91 の他に、8.000MHz の所定周波数の矩形波（第 1 クロック信号）を出力する第 1 クロック回路 103 や、入出力ポート 104（具体的には、コネクタ、ドライバ IC、チップセレクト IC 等により構成される入出力ポート）、基礎乱数を生成するための基礎乱数生成器 150 などが内部バスを介して接続されている。かかる主制御装置 101 は、スロットマシン 10 に内蔵されるメイン基盤としての機能を果たすものである。

【0086】

主制御装置 101 の入力側には、リールユニット 31（より詳しくは各リール 32L, 32M, 32R が 1 回転したことを個別に検出するリールインデックスセンサ）、スタートレバー 41 の操作を検出するスタート検出センサ 41a、各ストップスイッチ 42 ~ 44 の操作を個別に検出するストップ検出センサ 42a ~ 44a、メダル投入口 45 から投入されたメダルを検出する投入メダル検出センサ 45a、ホッパ装置 51 から払い出されるメダルを検出する払出検出センサ 51a、各クレジット投入スイッチ 56 ~ 58 の操作を個別に検出するクレジット投入検出センサ 56a ~ 58a、精算スイッチ 59 の操作を検出する精算検出センサ 59a、リセットスイッチ 72 の操作を検出するリセット検出センサ 72a、設定キー挿入孔 73 に設定キーが挿入されて ON 操作されたことを検出する設定キー検出センサ 73a 等の各種センサが接続されており、これら各種センサからの信号は入出力ポート 104 を介して CPU 102 へ出力されるようになっている。

【0087】

なお、投入メダル検出センサ 45a は、実際には複数個のセンサにより構成されている。すなわち、メダル投入口 45 からホッパ装置 51 に至る貯留用通路 47 は、メダルが 1 列で通過可能なように形成されている。そして、貯留用通路 47 には、第 1 センサが設けられるとともに、それよりメダルの幅以上離れた下流側に第 2 センサ及び第 3 センサが近接（少なくとも一時期において同一メダルを同時に検出する状態が生じる程度の近接）して設けられている。投入メダル検出センサ 45a は、これら第 1 ~ 第 3 センサによって構成されている。主制御装置 101 は、第 1 センサから第 2 センサに至る時間を監視し、その経過時間が所定時間を越えた場合にはメダル詰まり又は不正があったものとみなしてエラー状態とする。エラー状態となった場合には、エラー状態報知が行われるとともに、エラー状態が解除されるまでの間、遊技者による操作が無効化される。また、主制御装置 101 は、第 2 センサと第 3 センサとがオンオフされる順序をも監視している。具体的には、第 2, 第 3 センサが共にオフ、第 2 センサのみオン、第 2, 第 3 センサが共にオン、第 3 センサのみオン、第 2, 第 3 センサが共にオフという順序通りになった場合で、かつ各オンオフ切替に移行する時間が所定時間内である場合にのみメダルが正常に取り込まれたと判断し、それ以外の場合はエラー状態とする。このようにするのは、貯留用通路 47 でのメダル詰まりの他、メダルを投入メダル検出センサ 45a 付近で往復動させてメダル投入と誤認させる不正を防止するためである。

【0088】

また、主制御装置 101 の入力側には、入出力ポート 104 を介して電源装置 91 が接続されている。電源装置 91 には、主制御装置 101 を始めとしてスロットマシン 10 の各電子機器に駆動電力を供給する電源部 91a や、停電監視回路 91b などが搭載されている。

【0089】

停電監視回路 91b は電源の遮断状態を監視し、停電時はもとより、電源スイッチ 71 による電源遮断時に停電信号を生成するためのものである。そのため停電監視回路 91b は、電源部 91a から出力されるこの例では直流 12 ボルトの安定化駆動電圧を監視し、この駆動電圧が例えば 10 ボルト未満まで低下したとき電源が遮断されたものと判断して停電信号が出力されるように構成されている。停電信号は CPU 102 と入出力ポート 104 のそれぞれに供給され、CPU 102 ではこの停電信号を認識することにより後述する停電時処理が実行される。また、この停電信号は表示制御装置 81 にも供給されるよう

に構成されている。

【 0 0 9 0 】

電源部 9 1 a は、出力電圧が 1 0 ボルト未満まで低下した場合でも、主制御装置 1 0 1 などの制御系において駆動電圧として使用される 5 ボルトの安定化電圧が出力されるように構成されている。この安定化電圧が出力される時間としては、主制御装置 1 0 1 による停電時処理を実行するに十分な時間が確保されている。

【 0 0 9 1 】

主制御装置 1 0 1 の出力側には、リールユニット 3 1 (より詳しくは各リール 3 2 L , 3 2 M , 3 2 R を回転させるためのステッピングモータ)、セクタ 4 6 に設けられたメダル通路切替ソレノイド 4 6 a、ホッパ装置 5 1、クレジット表示部 6 0、残払出枚数表示部 6 1、払出枚数表示部 6 2、表示制御装置 8 1、図示しないホール管理装置などに情報を送信できる外部集中端子板 1 2 1 等が入出力ポート 1 0 4 を介して接続されている。また、図示は省略するが、主制御装置 1 0 1 の出力側には、ストップスイッチ 4 2 ~ 4 4 の内部に設けられたランプや、クレジット投入スイッチ 5 6 ~ 5 8 の内部に設けられたランプ等も、入出力ポート 1 0 4 を介して接続されている。

【 0 0 9 2 】

表示制御装置 8 1 は、上部ランプ 6 3 やスピーカ 6 4、補助表示部 6 5 を駆動させるための制御装置であり、これらを駆動させるための CPU、ROM、RAM 等が一体化された基板を備えている。そして、主制御装置 1 0 1 からの信号を受け取った上で、表示制御装置 8 1 が独自に上部ランプ 6 3、スピーカ 6 4 及び補助表示部 6 5 を駆動制御する。したがって、表示制御装置 8 1 は、遊技を統括管理するメイン基盤たる主制御装置 1 0 1 との関係では補助的な制御を実行するサブ基盤となっている。なお、各種表示部 6 0 ~ 6 2 も表示制御装置 8 1 が駆動制御する構成としてもよい。

【 0 0 9 3 】

上述した CPU 1 0 2 は、1 チップ CPU であって、この CPU 1 0 2 によって実行される各種の制御プログラムや固定値データを記憶した ROM 1 0 5 と、この ROM 1 0 5 に記憶されている制御プログラムを実行するにあたって各種のデータを一時的に記憶する作業エリアを確保するための RAM 1 0 6 の他に、図示はしないが周知のように割込み回路を始めとしてタイマ回路、データ送受信回路などスロットマシン 1 0 において必要な各種の処理回路が内蔵されている。ROM 1 0 5 と RAM 1 0 6 によって記憶手段としてのメインメモリが構成され、図 1 2 以降のフローチャートに示される各種処理を実行するためのプログラムは、制御プログラムの一部として上述した ROM 1 0 5 に記憶されている。

【 0 0 9 4 】

RAM 1 0 6 には、図 1 0 に示すように、役の抽選結果を記憶するための当選フラグ格納エリア 1 0 6 a、各リール 3 2 L , 3 2 M , 3 2 R の停止制御を行う場合に用いるスベリテーブルを記憶するためのスベリテーブル格納エリア 1 0 6 b、BB 状態等の遊技状態を記憶するための状態情報格納エリア 1 0 6 c の他に、役の抽選を行う際に用いる乱数を記憶するための乱数格納エリア 1 1 0、各種カウンタとしての機能を有するカウンタエリア 1 1 1、上述した各種センサからの信号入力状況を記憶するためのセンサ情報格納エリア 1 1 2 等の各種エリアが確保されている。カウンタエリア 1 1 1 は、乱数を作成する際に用いる第 1 カウンタ 1 1 1 a 及び第 2 カウンタ 1 1 1 b、後述する割込み待ち処理にて用いる更新カウンタ 1 1 1 c、基礎乱数の取得タイミングを決定するための遅延カウンタ 1 1 1 d、クレジット枚数を記憶するためのクレジットカウンタ (図示略) 等により構成されている。センサ情報格納エリア 1 1 2 は、リールインデックス検出用エリア、スタート検出用エリア、左ストップ検出用エリア、中ストップ検出用エリア、右ストップ検出用エリア、投入メダル検出用エリア、払出検出用エリア、第 1 クレジット投入検出用エリア、第 2 クレジット投入検出用エリア、第 3 クレジット投入検出用エリア、精算検出用エリア、リセット検出用エリア、設定キー検出用エリア等により構成されている。これら各検出用エリアは、対応する検出センサからの信号入力有無の履歴を記憶できるようになって

おり、第1エリア112aと、第2エリア112bと、第3エリア112cと、の3つの記憶エリアから構成されている。各検出用エリアは1バイト構成となっており、下位側の3ビットが上記各記憶エリアと対応付けられている。より詳しくは、下位ビットから順に第1エリア112a、第2エリア112b、第3エリア112cと対応付けられている。

【0095】

また、RAM106は、スロットマシン10の電源が遮断された後においても電源装置91からバックアップ電圧が供給されてデータを保持（バックアップ）できる構成となっており、当該RAM106には、データを保持するためのバックアップエリアが設けられている。バックアップエリアは、停電等の発生により電源が遮断された場合において、電源遮断時（電源スイッチ71の操作による電源遮断をも含む。以下同様）のスタックポインタの値を記憶しておくためのエリアであり、停電解消時（電源スイッチ71の操作による電源投入をも含む。以下同様）には、バックアップエリアの情報に基づいてスロットマシン10の状態が電源遮断前の状態に復帰できるようになっている。バックアップエリアへの書き込みは停電時処理（図12参照）によって電源遮断時に実行され、バックアップエリアに書き込まれた各値の復帰は電源投入時のメイン処理（図14参照）において実行される。

【0096】

図9の説明に戻り、CPU102のNMI端子（ノンマスカブル割込端子）には、停電等の発生による電源遮断時に、停電監視回路91bからの停電信号が入力されるように構成されている。そして、電源遮断時には、停電フラグ生成処理としてのNMI割込み処理が即座に実行されるようになっている。

【0097】

ここで、基礎乱数生成器150、スタート検出センサ41a及びCPU102の接続関係を、図11のブロック図に基づいてより詳細に説明する。

【0098】

基礎乱数生成器150の入力側には、7.915MHzの所定周波数の矩形波（第2クロック信号）を出力する第2クロック回路151と、CPU102が接続されている。基礎乱数生成器150の出力側には、CPU102が接続されている。

【0099】

基礎乱数生成器150は、カウンタ150aとラッチ回路150bを有するハードウェアである。カウンタ150aは、16ビットのフリーランカウンタであり、0～65535の範囲内で順に1ずつ加算されると共に、最大値（つまり65535）に達した後0に戻る構成となっている。カウンタ150aには第2クロック回路151が接続されており、当該第2クロック回路151からの第2クロック信号が入力されると、カウンタ150aのカウント値が更新されるようになっている。ラッチ回路150bは、複数のDフリップフロップ回路を組み合わせて構成されており、カウンタ150aのカウント値をラッチ（保持）できるようになっている。ラッチ回路150bにはCPU102が接続されており、当該CPU102からのラッチ信号が入力されると、そのタイミングにおけるカウンタ150aのカウント値がラッチ回路150bにラッチされる。そして、ラッチされたカウント値が基礎乱数としてCPU102内蔵の入力ポートに対して出力されるようになっている。

【0100】

CPU102には、第2クロック回路151を監視するための監視回路152が接続されている。監視回路152は、Dフリップフロップ回路により構成されている。すなわち、監視回路152は、入力端子としてデータ端子（D端子）とクロック端子（CLK端子）を有し、出力端子として正論理出力端子（Q端子）と負論理出力端子（Qバー端子）を有している。D端子には、スタート検出センサ41aが波形整形回路153及び入出力ポート104を介して接続されており、CLK端子には、第2クロック回路151が反転器154を介して接続されている。また、Q端子は、非接続とされており、Qバー端子は、CPU102内蔵の入力ポートと接続されている。

【 0 1 0 1 】

スタート検出センサ 4 1 a は、スタートレバー 4 1 が操作されると操作信号を出力する。より詳しくは、スタート検出センサ 4 1 a は、スタートレバー 4 1 が初期位置から移動した場合に操作信号を出力し、スタートレバー 4 1 が初期位置に復帰した場合に操作信号の出力を停止する。波形整形回路 1 5 3 は、シュミットトリガ回路により構成されている。波形整形回路 1 5 3 には閾値が設定されており、波形整形回路 1 5 3 は、スタート検出センサ 4 1 a から出力された操作信号が電圧上昇側閾値よりも大きくなった場合に検出信号を監視回路 1 5 2 に対して出力し、操作信号が電圧降下側閾値よりも小さくなった場合に検出信号の出力を停止する。つまり、波形整形回路 1 5 3 とは、スタート検出センサ 4 1 a から出力される操作信号のなまり（立ち上がり遅れ及び立ち下がり遅れ）を整形するための回路である。なお、波形整形回路 1 5 3 は、入出力ポート 1 0 4 と監視回路 1 5 2 との間に接続されていても良く、波形整形回路 1 5 3 を主制御装置 1 0 1 上に設けることも可能である。

10

【 0 1 0 2 】

監視回路 1 5 2 は、反転された第 2 クロック信号（反転クロック信号）が C L K 端子に入力されたタイミング（より詳しくは反転クロック信号の立ち上がりのタイミング）で操作信号（より詳しくは波形整形回路 1 5 3 からの検出信号）が入力されている場合、C P U 1 0 2 に対して開始信号を出力する。開始信号は、反転クロック信号が C L K 端子に入力されたタイミングで操作信号が入力されていない状態となるまで継続出力される。換言すれば、監視回路 1 5 2 は、反転クロック信号が C L K 端子に入力されるまで操作信号の入力状態を保持しているとも言える。

20

【 0 1 0 3 】

C P U 1 0 2 の入力側には、監視回路 1 5 2 の Q バー端子の他に、基礎乱数生成器 1 5 0 のラッチ回路 1 5 0 b と、第 1 クロック信号を出力する第 1 クロック回路 1 0 3 が接続されている。また、C P U 1 0 2 の出力側には、基礎乱数生成器 1 5 0 のラッチ回路 1 5 0 b が接続されている。第 1 クロック回路 1 0 3 は、8 . 0 0 0 M H z の所定周波数の矩形波を出力するものであり、第 2 クロック回路 1 5 1 と同期しないように構成されている。C P U 1 0 2 は、第 1 クロック信号が入力された場合に各種動作を行うようになっている。例えば、第 1 クロック信号の入力に基づいて開始信号の入力有無を判別し、開始信号が入力されていることに基づいて基礎乱数生成器 1 5 0 にラッチ信号を出力するようになっている。そして、基礎乱数生成器 1 5 0 から出力されたカウント値を基礎乱数として取得するようになっている。開始信号の入力有無の判別についてより詳細に説明すると、C P U 1 0 2 は、監視回路 1 5 2 の Q バー端子と接続されているため、Q バー端子からの入力信号が H レベルから L レベルに切り替っている場合に開始信号が入力されたと判別している。

30

【 0 1 0 4 】

続いて、主制御装置 1 0 1 の C P U 1 0 2 により実行される各制御処理について説明する。C P U 1 0 2 は、第 1 クロック回路 1 0 3 から第 1 クロック信号が入力されることに基づいて各種処理を行う。かかる C P U 1 0 2 の処理としては、大別して、電源投入に伴い起動されるメイン処理と、定期的に（本実施の形態では 1 . 4 9 m s e c 周期で）起動されるタイマ割込み処理と、N M I 端子への停電信号の入力に伴い起動される N M I 割込み処理とがある。以下では、説明の便宜上、はじめにタイマ割込み処理を説明し、その後メイン処理を説明する。

40

【 0 1 0 5 】

図 1 2 は、主制御装置 1 0 1 で定期的に行われるタイマ割込み処理のフローチャートであり、主制御装置 1 0 1 の C P U 1 0 2 により例えば 1 . 4 9 m s e c ごとにタイマ割込みが発生する。

【 0 1 0 6 】

先ず、ステップ S 1 0 1 に示すレジスタ退避処理では、後述する通常処理で使用している C P U 1 0 2 内の全レジスタの値を R A M 1 0 6 のバックアップエリアに退避させる。

50

ステップ S 1 0 2 では停電フラグがセットされているか否かを確認し、停電フラグがセットされているときにはステップ S 1 0 3 に進み、停電時処理を実行する。

【 0 1 0 7 】

ここで、停電時処理について概略を説明する。

【 0 1 0 8 】

停電の発生等によって電源が遮断されると、電源装置 9 1 の停電監視回路 9 1 b から停電信号が出力され、当該停電信号が N M I 端子を介して主制御装置 1 0 1 に入力される。主制御装置 1 0 1 は、停電信号が入力された場合、即座に N M I 割込み処理を実行し、停電フラグを R A M 1 0 6 に設けられた停電フラグ格納エリアにセットする。

【 0 1 0 9 】

停電時処理では、先ずコマンドの送信が終了しているか否かを判定し、送信が終了していない場合には本処理を終了してタイマ割込み処理に復帰し、コマンドの送信を終了させる。コマンドの送信が終了している場合には、C P U 1 0 2 のスタックポインタの値を R A M 1 0 6 のバックアップエリアに保存する。その後、入出力ポート 1 0 4 における出力ポートの出力状態をクリアし、図示しない全てのアクチュエータをオフ状態にする。そして、停電解消時に R A M 1 0 6 のデータが正常か否かを判定するための R A M 判定値を算出してバックアップエリアに保存する。R A M 判定値とは、具体的には R A M 1 0 6 の作業領域アドレスにおけるチェックサム 2 の補数である。R A M 判定値をバックアップエリアに保存することにより、R A M 1 0 6 のチェックサムは 0 となる。R A M 1 0 6 のチェックサムを 0 とすることにより、それ以後の R A M アクセスを禁止する。以上の処理を行った後は、電源が完全に遮断して処理が実行できなくなるのに備え、無限ループに入る。なお、例えばノイズ等に起因して停電フラグが誤ってセットされる場合を考慮し、無限ループに入るまでは停電信号が出力されているか否かを確認する。停電信号が出力されていなければ停電状態から復旧したこととなるため、R A M 1 0 6 への書き込みを許可すると共に停電フラグをリセットし、タイマ割込み処理に復帰する。停電信号の出力が継続してなされていれば、そのまま無限ループに入る。ちなみに、無限ループ下においても停電信号が出力されているか否かを確認しており、停電信号が出力されなくなった場合にはメイン処理に移行する。

【 0 1 1 0 】

タイマ割込み処理の説明に戻り、ステップ S 1 0 2 にて停電フラグがセットされていない場合には、ステップ S 1 0 4 以降の各種処理を行う。

【 0 1 1 1 】

すなわち、ステップ S 1 0 4 では、誤動作の発生を監視するためのウォッチドッグタイマの値を初期化するウォッチドッグタイマのクリア処理を行う。ステップ S 1 0 5 では、C P U 1 0 2 自身に対して次のタイマ割込みを設定可能とする割込み終了宣言処理を行う。ステップ S 1 0 6 では、各リール 3 2 L , 3 2 M , 3 2 R を回転させるために、それぞれの回胴駆動モータであるステップモータを駆動させるステップモータ制御処理を行う。ステップ S 1 0 7 では、入出力ポート 1 0 4 に接続されたストップ検出センサ 4 2 a ~ 4 4 a , 投入メダル検出センサ 4 5 a , 払出検出センサ 5 1 a 等の各種センサ (図 9 参照) の状態を読み込むセンサ監視処理を行う。

【 0 1 1 2 】

ここで、センサ監視処理を図 1 3 のフローチャートに基づいて説明する。先ずステップ S 1 5 1 では、センサ情報移行処理を行う。センサ情報移行処理では、今回確認する検出用エリアの第 1 ~ 第 3 エリア 1 1 2 a ~ 1 1 2 c に格納されているデータを上位エリア側に順にシフトさせる。例えば、リセット検出センサ 7 2 a の状態を読み込む場合には、リセット検出用エリアにおいて、先ず第 3 エリア 1 1 2 c のデータをクリアし、その後、第 2 エリア → 第 3 エリア、第 1 エリア → 第 2 エリアといった具合に各エリア内のデータをシフトさせる。続くステップ S 1 5 2 では、今回確認するセンサの接続されたポートを参照し、信号入力状態を読み込む。ステップ S 1 5 3 では、O N 信号が入力されているか否かを判定する。O N 信号が入力されている場合には、ステップ S 1 5 4 にて対応する検出用

10

20

30

40

50

エリアの第1エリア112aに「1」をセットし、ON信号が入力されていない場合には、ステップS155にて対応する検出用エリアの第1エリア112aに「0」をセットする。その後、ステップS156では、全てのセンサの状態を確認したか否かを判定する。全てのセンサの状態を確認した場合には、そのまま本処理を終了し、確認していない場合には、未確認のセンサの状態を確認すべくステップS151に戻る。このように、センサ監視処理では、入出力ポート104に接続された各種センサについて、対応する検出用エリアの第1エリア112aに「0」又は「1」を格納する処理を実行する。なお、スタート検出センサ41aの状態を読み込む場合、ステップS153では、Lレベルの信号が入力されている場合にON信号が入力されていると判定し、Hレベルの信号が入力されている場合にON信号が入力されていないと判定している。

10

【0113】

タイマ割込み処理の説明に戻り、ステップS108では、各カウンタやタイマの値を減算するタイマ演算処理を行う。ステップS109では、更新カウンタ111cの値を1更新する。ステップS110では、メダルのベット数や、払出枚数をカウントした結果を外周集中端子板121へ出力する処理を行う。ステップS111では、後述する抽選結果コマンド等の各種コマンドを表示制御装置81へ送信するコマンド出力処理を行う。ステップS112では、クレジット表示部60、残払出枚数表示部61及び払出枚数表示部62にそれぞれ表示されるセグメントデータを設定するセグメントデータ設定処理を行う。ステップS113では、セグメントデータ設定処理で設定されたセグメントデータを各表示部60～62に供給して該当する数字、記号などを表示するセグメントデータ表示処理を行う。ステップS114では、入出力ポート104からI/O装置に対応するデータを入力するポート出力処理を行う。ステップS115では、先のステップS101にてバックアップエリアに退避させた各レジスタの値をそれぞれCPU102内の対応するレジスタに復帰させる。ステップS116では、基礎乱数を生成するための第1カウンタ111aの値を1更新する。第1カウンタ111aは、RAM106に形成された16ビットの記憶エリアであり、0～65535の基礎乱数を生成できるようになっている。ステップS117では、遅延カウンタ111dの値を加算又は減算する遅延カウンタ処理を行う。その後ステップS118にて次のタイマ割込みを許可し、この一連のタイマ割込み処理を終了する。

20

【0114】

図14は電源投入後に実行される主制御装置101でのメイン処理を示すフローチャートである。メイン処理は、停電からの復旧や電源スイッチ71のオン操作によって電源が投入された際に実行される。

30

【0115】

まずステップS201では、初期化処理として、スタックポインタの値をCPU101内に設定するとともに、割込み処理を許可する割込みモードを設定し、その後CPU101内のレジスタ群や、I/O装置等に対する各種の設定などを行う。これらの初期化処理が終了すると、ステップS202では設定キーが設定キー挿入孔73に挿入されてON操作されているか否かを判定する。具体的には、図15に示す操作判定処理を行う。

【0116】

操作判定処理では、まずステップS251において今回の判定対象がリセットスイッチ72であるか否かを判定するとともに、ステップS252において今回の判定対象が第1～第3クレジット投入スイッチ56～58のいずれかであるか否かを判定する。今回の判定対象がリセットスイッチ72、第1～第3クレジット投入スイッチ56～58のいずれかである場合には、ステップS253～ステップS256に示す全エリア参照処理を行う。一方、今回の判定対象が上記各スイッチ以外である場合、具体的には、スタートレバー41、ストップスイッチ42～44、清算スイッチ59、設定キーのいずれかである場合には、ステップS257～ステップS260に示す1エリア参照処理を行う。

40

【0117】

全エリア参照処理では、ステップS253において、今回の判定対象と対応するセンサ

50

情報格納エリア 1 1 2 の第 1 ~ 第 3 エリア 1 1 2 a ~ 1 1 2 c を参照する。ステップ S 2 5 4 では、参照結果が「0 1 1」であるか否か、すなわち、第 1 エリアに「1」、第 2 エリアに「1」、第 3 エリアに「0」が格納されているか否かを判定する。参照結果が「0 1 1」である場合には、ステップ S 2 5 5 にて今回の判定対象が操作されたと判定し、本処理を終了する。一方、参照結果が「0 1 1」でない場合には、ステップ S 2 5 6 にて今回の判定対象が操作されていないと判定し、本処理を終了する。つまり、全エリア参照処理では、対応する検出センサからの信号入力有無の履歴に基づいて、判定対象が操作されたか否かを判定する。

【0 1 1 8】

1 エリア参照処理では、ステップ S 2 5 7 において、今回の判定対象と対応するセンサ情報格納エリア 1 1 2 の第 1 エリア 1 1 2 a のみを参照する。ステップ S 2 5 8 では、参照結果が「1」であるか否か、すなわち、第 1 エリアに「1」が格納されているか否かを判定する。参照結果が「1」である場合には、ステップ S 2 5 9 にて今回の判定対象が操作されたと判定し、本処理を終了する。一方、参照結果が「0」である場合には、ステップ S 2 6 0 にて今回の判定対象が操作されていないと判定し、本処理を終了する。つまり、1 エリア参照処理では、対応する検出センサからの信号入力有無の最新情報に基づいて、判定対象が操作されたか否かを判定する。

【0 1 1 9】

メイン処理の説明に戻り、ステップ S 2 0 2 では、判定対象が設定キーであるため、1 エリア参照処理を行う。すなわち、設定キー検出用エリアの第 1 エリア 1 1 2 a を参照し、「1」が格納されている場合には設定キーの ON 操作がなされていると判定し、「0」が格納されている場合には設定キーの ON 操作がなされていないと判定する。設定キーの ON 操作がなされている場合には、ステップ S 2 0 3 に進み、強制的 RAM クリア処理を行う。強制的 RAM クリア処理では、RAM 1 0 6 に記憶されたデータのうち、第 1 カウンタ 1 1 1 a、第 2 カウンタ 1 1 1 b 及び遅延カウンタ 1 1 1 d に記憶されたデータ（カウント値）を除く他のデータを全てクリアする。つまり、第 1 カウンタ 1 1 1 a、第 2 カウンタ 1 1 1 b 及び遅延カウンタ 1 1 1 d の値は、RAM クリアを行う場合であってもクリア（初期化）されない。なお、第 1 カウンタ 1 1 1 a、第 2 カウンタ 1 1 1 b 及び遅延カウンタ 1 1 1 d の値は、エラー状態から復旧させるべくリセットスイッチ 7 2 が操作された場合もクリア（初期化）されない。

【0 1 2 0】

ステップ S 2 0 4 では、当選確率設定処理を行う。ここで、当選確率設定処理について図 1 6 を用いて説明する。スロットマシン 1 0 には、「設定 1」から「設定 6」まで 6 段階の当選確率が予め用意されており、当選確率設定処理とは、いずれの当選確率に基づいて内部処理を実行させるのかを設定するための処理である。

【0 1 2 1】

ステップ S 3 0 1 では次回のタイマ割込みを許可する。その後、ステップ S 3 0 2 にて現在の設定値を読み込むとともに、ステップ S 3 0 3 では現在の設定値をクレジット表示部 6 0 に表示する。但し、設定キーが挿入されて ON 操作された直後の処理では、先の強制的 RAM クリア処理により RAM 1 0 6 のデータがクリアされているため、クレジット表示部 6 0 に表示される設定値は「1」である。

【0 1 2 2】

ステップ S 3 0 4 では、割込み待ち処理を行う。

【0 1 2 3】

割込み待ち処理では、図 1 7 のフローチャートに示すように、ステップ S 4 0 1 にてレジスタ退避処理を行う。ステップ S 4 0 2 では、次回のタイマ割込みを許可するとともに、現在の更新カウンタ 1 1 1 c の値を取得する。ステップ S 4 0 3 ~ ステップ S 4 0 7 では、カウンタ更新処理を行う。カウンタ更新処理では、先ずステップ S 4 0 3 にて次回のタイマ割込みを禁止し、その後、ステップ S 4 0 4 にて遅延カウンタ 1 1 1 d の値を 1 更新するとともに、ステップ S 4 0 5 にて第 2 カウンタ 1 1 1 b の値を 1 更新する。遅延カ

カウンタ 1 1 1 d は、R A M 1 0 6 に形成された 4 ビットの記憶エリアであり、0 ~ 1 6 のカウンタ値を生成できるようになっている。第 2 カウンタ 1 1 1 b は、第 1 カウンタ 1 1 1 a と同様、R A M 1 0 6 に形成された 1 6 ビットの記憶エリアであり、0 ~ 6 5 5 3 5 の基礎乱数を生成できるようになっている。遅延カウンタ 1 1 1 d 及び第 2 カウンタ 1 1 1 b を更新した後、ステップ S 4 0 6 では、次のタイマ割込みを許可し、ステップ S 4 0 7 では、更新カウンタ 1 1 1 c の値が変化したか否かを判定する。具体的には、ステップ S 4 0 2 にて取得した値と、更新カウンタ 1 1 1 c の値と、が一致するか否かを判定する。上述したとおり、更新カウンタ 1 1 1 c の値は、タイマ割込み処理のステップ S 1 0 9 にて更新される。このため、更新カウンタ 1 1 1 c の値が変化していない場合、ステップ S 4 0 2 の処理を行った以降にタイマ割込み処理が行われていないことを意味する。かかる場合には、ステップ S 4 0 3 に戻り、カウンタ更新処理を行う。一方、更新カウンタ 1 1 1 c の値が変化した場合には、タイマ割込み処理が行われたことを意味するため、ステップ S 4 0 8 にてレジスタ復帰処理を行い、本処理を終了する。

【 0 1 2 4 】

割込み待ち処理が終了した場合には、ステップ S 3 0 5 にてスタートレバー 4 1 が操作されたか否かを判定する。かかる判定処理として具体的には、上述した操作判定処理の 1 エリア参照処理を行う。すなわち、スタート検出用エリアの第 1 エリア 1 1 2 a を参照し、「 1 」が格納されている場合にはスタートレバー 4 1 が操作されたと判定し、「 0 」が格納されている場合にはスタートレバー 4 1 が操作されていないと判定する。スタートレバー 4 1 が操作されていない場合には、ステップ S 3 0 6 ~ ステップ S 3 0 8 に示す設定更新処理を行う。ステップ S 3 0 6 では、上述した割込み待ち処理を行い、ステップ S 3 0 7 では、リセットスイッチ 7 2 が操作されたか否かを判定する。より詳しくは、操作判定処理の全エリア参照処理を行う。すなわち、リセット検出用エリアの全エリア 1 1 2 a ~ 1 1 2 c を参照し、「 0 1 1 」が格納されている場合にはリセットスイッチ 7 2 が操作されたと判定し、「 0 1 1 」が格納されていない場合にはリセットスイッチ 7 2 が操作されていないと判定する。リセットスイッチ 7 2 が操作されていない場合にはそのままステップ S 3 0 3 に戻り、操作された場合にはステップ S 3 0 8 にて設定値を 1 更新した後にステップ S 3 0 3 に戻る。つまり、設定更新処理では、リセットスイッチ 7 2 が操作されたと判定する毎に設定値が 1 更新され、更新された設定値がクレジット表示部 6 0 に表示される。なお、設定値が「 6 」のときにリセットスイッチ 7 2 が操作された場合、設定値は「 1 」に更新される。

【 0 1 2 5 】

ステップ S 3 0 5 にてスタートレバー 4 1 が操作された場合には、ステップ S 3 0 9 にて割込み待ち処理を行った後、ステップ S 3 1 0 にて設定キーの ON 操作が継続してなされているか否かを判定する。設定キーの ON 操作が継続してなされている場合には、ステップ S 3 0 9 に戻り、ON 操作が終了された場合にはステップ S 3 1 1 にて次のタイマ割込みを禁止する。その後、ステップ S 3 1 2 では、設定値を保存し、ステップ S 3 1 3 では、R A M 1 0 6 に記憶されたデータのうち、設定値、第 1 カウンタ 1 1 1 a、第 2 カウンタ 1 1 1 b 及び遅延カウンタ 1 1 1 d の値以外のデータをクリアし、本処理を終了する。

【 0 1 2 6 】

メイン処理の説明に戻り、ステップ S 2 0 4 にて当選確率設定処理を行った後には、ステップ S 2 0 5 にて遊技に関わる主要な制御を行う通常処理を実行する。

【 0 1 2 7 】

一方、ステップ S 2 0 2 にて設定キーの ON 操作がなされていない場合には、ステップ S 2 0 6 以降に示す復電処理を行う。復電処理とは、スロットマシン 1 0 の状態を電源遮断前の状態に復帰させる処理である。従って、復電処理では先ず R A M 1 0 6 のデータが正常かどうかを確認する必要がある。

【 0 1 2 8 】

そこで、ステップ S 2 0 6 では設定値が正常か否かを判定する。具体的には、設定値が

10

20

30

40

50

1～6のいずれかである場合に正常であると判定し、0又は7以上である場合に異常であると判定する。設定値が正常である場合には、ステップS207にて停電フラグがセットされているか否かを確認する。停電フラグがセットされている場合には、さらにステップS208にてRAM判定値が正常であるか否かを確認する。具体的には、RAM106のチェックサムを調べ、その値が正常、つまりRAM判定値を加味したチェックサムの値が0か否かを確認する。RAM判定値を加味したチェックサムの値が0である場合、RAM106のデータは正常であると判定する。

【0129】

ステップS208においてRAM判定値が正常であると判定した場合にはステップS209に進み、バックアップエリアに保存されたスタックポインタの値をCPU102のスタックポインタに書き込み、スタックの状態を電源が遮断される前の状態に復帰させる。次に、ステップS210において、復電処理の実行を伝える復電コマンドを表示制御装置81に送信する。その後、ステップS211にて遊技状態として打ち止め及び自動精算設定保存処理を行い、ステップS212にてスタート検出センサ41a等の各種センサの初期化を行う。以上の処理が終了した後、ステップS213にて停電フラグをリセットし、電源遮断前の番地に戻る。具体的には、先に説明したタイマ割込み処理に復帰し、ウォッチドッグタイマクリア処理(ステップS104)が実行されることとなる。

【0130】

一方、ステップS206～ステップS208のいずれかがNO、すなわち、設定値が異常である、電源遮断時にセットされる筈の停電フラグがセットされていない、又はRAM判定値が異常である場合には、RAM106のデータが破壊された可能性が高い。このような場合には、ステップS214～ステップS216に示す動作禁止処理を行う。動作禁止処理として、先ずステップS214にて次のタイマ割込み処理を禁止し、ステップS215では入出力ポート104内の全ての出力ポートをクリアすることにより、入出力ポート104に接続された全てのアクチュエータをオフ状態に制御する。その後、ステップS216にてホール管理者等に上部ランプ63等を用いてエラーの発生を報知するエラー報知処理を行う。かかる動作禁止状態は、上述した当選確率設定処理が行われるまで維持される。

【0131】

次に、遊技に関わる主要な制御を行う通常処理について図18のフローチャートに基づき説明する。

【0132】

先ずステップS501では、次のタイマ割込みを許可する。ステップS502では、遊技を可能とするための開始前処理を行う。開始前処理では、表示制御装置81等が初期化を終了するまで待機する。表示制御装置81等の初期化が終了した場合には、ステップS503～ステップS508に示す遊技管理処理を行う。

【0133】

遊技管理処理として、ステップS503では、RAM106に格納された各種遊技情報等のデータ(例えば前回の遊技で用いた乱数値等)をクリアする。その後、ステップS504では開始待ち処理を行う。

【0134】

ここで、開始待ち処理について図19のフローチャートを用いて説明する。

【0135】

ステップS601では、前回の遊技で再遊技入賞が成立したか否かを判定する。再遊技入賞が成立していた場合には、ステップS602にて自動投入処理を行う。自動投入処理とは、前回のベット数と同数の仮想メダルを自動投入する処理である。自動投入処理では、クレジット表示部60に表示された仮想メダル数を減じることなく仮想メダルの投入を行う。つまり、前回の遊技で再遊技入賞が成立した場合には、遊技者は所有するメダルを減らすことなく且つメダルを投入することなく今回の遊技を行うことができる。なお、前回の遊技で再遊技入賞が成立した場合には、先ずベット数と同数の値をクレジット表示部

10

20

30

40

50

60に加算表示し、自動投入処理において前記加算表示数を減じた上で仮想メダルの投入を行う構成としても良い。ステップS601にて再遊技入賞が成立していないと判定した場合には、ステップS603にてメダルのベットを許可するメダル受付許可処理を行う。メダル受付許可処理では、メダル通路切替ソレノイド46aを励磁状態に切り替えることにより、メダルの投入が可能な状態とする。その後は、遊技を開始させるための開始指令が発生するまで、ステップS604～ステップS620に示す開始前準備処理を繰り返し行う。

【0136】

開始前準備処理として、先ずステップS604では、タイマ割込み処理のセンサ監視処理ステップS107にてなされたセンサの読み込み結果に異常が発生していないかを確認する異常確認処理を行う。異常確認処理では、異常が発生していると判定した場合、スロットマシン10をエラー状態とすると共にエラーの発生を報知する異常発生時処理を行う。かかるエラー状態は、リセットスイッチ72が操作されるまで維持される。センサの読み込み結果が正常である場合には、ステップS605に進み、割込み待ち処理を行う。ステップS606では、清算スイッチ59、各クレジット投入スイッチ56～58のいずれかが操作されたか否かを判定する。

【0137】

具体的には、清算スイッチ59に関しては操作判定処理の1エリア参照処理を行い、各クレジット投入スイッチ56～58に関しては操作判定処理の全エリア参照処理を行う。すなわち、清算検出用エリアの第1エリア112aを参照し、「1」が格納されている場合には清算スイッチ59が操作されたと判定し、「0」が格納されている場合には清算スイッチ59が操作されていないと判定する。清算スイッチ59が操作されていない場合には、第1クレジット投入検出用エリアの全エリア112a～112cを参照し、「011」が格納されている場合には第1クレジット投入スイッチ56が操作されたと判定し、「011」が格納されていない場合には第1クレジット投入スイッチ56が操作されていないと判定する。第1クレジット投入スイッチ56が操作されていない場合には、第2クレジット投入検出用エリアの全エリア112a～112cを参照し、「011」が格納されている場合には第2クレジット投入スイッチ57が操作されたと判定し、「011」が格納されていない場合には第2クレジット投入スイッチ57が操作されていないと判定する。第2クレジット投入スイッチ57が操作されていない場合には、第3クレジット投入検出用エリアの全エリア112a～112cを参照し、「011」が格納されている場合には第3クレジット投入スイッチ58が操作されたと判定し、「011」が格納されていない場合には第3クレジット投入スイッチ58が操作されていないと判定する。

【0138】

上記スイッチ56～59のいずれかが操作された場合、又はステップS602にて自動投入処理を行った場合には、ステップS607に進み、払出枚数表示部62に表示しているメダル払出数をクリアする。その後、又は清算スイッチ59、各クレジット投入スイッチ56～58のいずれも操作されていなかった場合には、ステップS608にて第2カウンタ111bの値を1更新するとともに、ステップS609にて遅延カウンタ111dの値を1更新する。続くステップS610では、メダル返却処理を行う。メダル返却処理では、ステップS606にて清算スイッチ59が操作されたと判定した場合に、クレジットされた仮想メダルと同数のメダルを払い出す処理を行う。

【0139】

ステップS611では、メダルをベット可能な状態か否かを、メダル通路切替ソレノイド46aの状態すなわち励磁状態か非励磁状態かに基づいて判定する。そして、ベット可能な状態である場合には、ステップS612にてクレジット投入処理を行った後にステップS613に進む。クレジット投入処理では、ステップS606にてクレジット投入スイッチ56～58のいずれかが操作されたと判定した場合、クレジット表示部60に表示されている仮想メダル数を減算表示したり、有効ラインの設定を行ったりする等の仮想メダルの投入に関わる処理を行う。また、ベット不可能な状態である場合には、クレジット投

入処理を行うことなくそのままステップ S 6 1 3 に進む。ちなみに、ベット不可能な状態としては、前回の遊技で再遊技入賞が成立し、ステップ S 6 0 2 にて自動投入処理を行った場合が代表例として挙げられる。ステップ S 6 1 3 では、投入判定処理を行う。投入判定処理では、投入メダル検出センサ 4 5 a からの検出信号に基づいてメダルが投入されたか否かを判定し、メダルが投入された場合には、有効ラインの設定等の処理を行う。

【0140】

ステップ S 6 1 4 では、ベットされているか否かを判定し、ベットされていない場合には、ステップ S 6 1 5 にて設定表示処理を行う。設定表示処理では、設定キーが設定キー挿入孔 7 3 に挿入されて ON 操作されているか否かを判定し、設定キーの ON 操作がなされている場合には、現在の設定値をクレジット表示部 6 0 に表示する処理を行う。ステップ S 6 1 6 では、デモ演出を開始済みであるか否かを判定する。本スロットマシン 1 0 では、ステップ S 5 0 3 にて R A M 1 0 6 の遊技情報をクリアしてから所定時間（例えば 1 分）が経過した場合、補助表示部 6 5 等にてデモ演出を行う構成となっている。そこで、ステップ S 6 1 6 では、前記所定時間を経過したか否かを判定し、所定時間を経過した場合には、さらにデモ演出を開始させるためのデモ開始コマンドを表示制御装置 8 1 に対して送信済みであるか否かを判定する。所定時間を経過していない場合、又はデモ開始コマンドを送信していない場合には、ステップ S 6 1 7 にて演出待ち処理を行った後にステップ S 6 0 4 に戻る。演出待ち処理では、R A M 1 0 6 の遊技情報をクリアしてからの経過時間を測定するカウンタを更新するとともに、所定時間を経過している場合には、デモ開始コマンドをセットする処理を行う。但し、演出待ち処理では、上記デモ開始コマンドをリングバッファにセットするのみであって、表示制御装置 8 1 に対してコマンドを送信しない。表示制御装置 8 1 へのコマンド送信は、先述したタイマ割込み処理のコマンド出力処理 S 1 1 1 にて行う。ステップ S 6 1 6 にてデモ開始コマンドを送信済みであると判定した場合には、演出待ち処理を行うことなくそのままステップ S 6 0 4 に戻る。

【0141】

ステップ S 6 1 4 にてベットされていると判定した場合には、ステップ S 6 1 8 にてベット数が規定数（本実施の形態では 3）に達しているか否かを判定し、ベット数が規定数に達していない場合には、ステップ S 6 0 4 に戻る。ベット数が規定数に達している場合には、ステップ S 6 1 9 にて割込み待ち処理を行うとともに、ステップ S 6 2 0 にてスタートレバー 4 1 が操作されたか否か、すなわちスタート検出エリアの第 1 エリア 1 1 2 a に「1」がセットされているか否かを判定する。スタートレバー 4 1 が操作されていない場合には、ステップ S 6 0 4 に戻る。

【0142】

一方、スタートレバー 4 1 が操作された場合には、規定数のメダルがベットされている状況下でスタートレバー 4 1 が操作されると遊技を開始できる構成となっているため、遊技を開始させるべく開始指令が発生したことを意味する。かかる場合には、ステップ S 6 2 1 にてメダル受付禁止処理を行う。メダル受付禁止処理では、メダル通路切替ソレノイド 4 6 a を非励磁状態に切り替えることにより、メダルの投入（ベット）が不可能な状態とする。その後、ステップ S 6 2 2 にて遅延処理を行い、本処理を終了する。

【0143】

遅延処理では、図 2 0 のフローチャートに示すように、ステップ S 6 3 1 にて遅延フラグをセットする。ここで、遅延フラグとは、遅延カウンタ 1 1 1 d の更新処理を変化させるためのフラグである。具体的に説明すると、タイマ割込み処理の遅延カウンタ処理 S 1 1 7 では、図 2 1 のフローチャートに示すように、ステップ S 6 5 1 にて遅延フラグがセットされているか否かを判定する。そして、遅延フラグがセットされていない場合には、ステップ S 6 5 2 にて遅延カウンタ 1 1 1 d の値を 1 加算し、本処理を終了する。一方、遅延フラグがセットされている場合には、ステップ S 6 5 3 にて遅延カウンタ 1 1 1 d の値を 1 減算し、本処理を終了する。このように、タイマ割込み処理では、遅延フラグがセットされていない場合、定期的に遅延カウンタ 1 1 1 d の値を 1 加算し、遅延フラグがセットされている場合、定期的に遅延カウンタ 1 1 1 d の値を 1 減算する処理を行う。した

がって、ステップ S 6 3 1 にて遅延フラグをセットした場合には、それ以降のタイマ割込み処理において遅延カウンタ 1 1 1 d の値が定期的に 1 減算されていくこととなる。そこで、ステップ S 6 3 2 では、遅延カウンタ 1 1 1 d の値が 0 となったか否かを判定し、0 でない場合には、そのまま待機する。遅延カウンタ 1 1 1 d の値が 0 となった場合には、ステップ S 6 3 3 に進み、基礎乱数生成器 1 5 0 に対してラッチ信号を出力する。より詳しくは、ステップ S 6 3 3 ではラッチ信号を出力するためのフラグをセットするのみであって、ラッチ信号の実際の出力はタイマ割込み処理において行う。そして、ラッチ信号は、タイマ割込み処理の 1 割込み分（すなわち 1 . 4 9 m s e c ）にわたって継続出力されるようになっている。その後、ステップ S 6 3 4 にて遅延フラグをクリアし、本処理を終了する。

10

【 0 1 4 4 】

上述したとおり、基礎乱数生成器 1 5 0 は、C P U 1 0 2 からのラッチ信号が入力された場合、そのタイミングにおけるカウンタ 1 5 0 a のカウント値をラッチ回路 1 5 0 b にラッチするようになっている。そこで、開始指令が発生した場合における C P U 1 0 2 、基礎乱数生成器 1 5 0 及び監視回路 1 5 2 の動作を、図 2 2 のタイミングチャートに基づいて説明する。

【 0 1 4 5 】

t 1 のタイミングで第 2 クロック回路 1 5 1 から出力される信号が L レベルから H レベルに立ち上がる、すなわち第 2 クロック信号が出力有り状態（第 2 クロック回路から出力される信号が H レベルの状態）に切り替ると、基礎乱数生成器 1 5 0 では、カウンタ 1 5 0 a のカウント値が更新されて n となる。n は 0 ~ 6 5 5 3 5 のいずれかの値である。また、監視回路 1 5 2 の C L K 端子には第 2 クロック回路 1 5 1 が反転器 1 5 4 を介して接続されているため、監視回路 1 5 2 では、C L K 端子に入力される信号がタイミング t 1 において H レベルから L レベルに立ち下がり、反転クロック信号が入力無し状態に切り替る。

20

【 0 1 4 6 】

t 2 のタイミングで第 2 クロック回路 1 5 1 から出力される信号が H レベルから L レベルに立ち下がる、すなわち第 2 クロック信号が出力無し状態（第 2 クロック回路から出力される信号が L レベルの状態）に切り替ると、監視回路 1 5 2 では、C L K 端子に入力される信号が L レベルから H レベルに立ち上がり、反転クロック信号が入力有り状態に切り替る。このとき、基礎乱数生成器 1 5 0 では、カウンタ 1 5 0 a のカウント値が更新されることはなく、カウント値は n のままである。

30

【 0 1 4 7 】

監視回路 1 5 2 は、反転クロック信号が入力有り状態に切り替った場合、そのときに D 端子に入力されている操作信号の入力状態に応じた信号を、Q バー端子から出力する。タイミング t 2 では操作信号（H レベルの検出信号）が入力されていないため、Q バー端子から開始信号を出力しない。なお、開始信号は Q バー端子（負論理出力端子）から出力されるため、開始信号に限り H レベルではなく L レベルの信号が開始信号となる。

【 0 1 4 8 】

その後、t 3 のタイミングで第 2 クロック信号が出力有り状態に切り替ると、基礎乱数生成器 1 5 0 では、カウンタ 1 5 0 a のカウント値が更新されて n + 1 となる。このように、基礎乱数生成器 1 5 0 では、第 2 クロック信号が出力無し状態から出力有り状態に切り替るタイミングでカウント値の更新が順次行われる。

40

【 0 1 4 9 】

t 4 のタイミングでスタートレバー 4 1 が操作された場合、監視回路 1 5 2 の D 端子に入力されている信号が L レベルから H レベルに立ち上がり、操作信号が入力有り状態に切り替る。但し、かかるタイミング t 4 では反転クロック信号が入力無し状態のため、開始信号は出力無し状態のままである。

【 0 1 5 0 】

t 5 のタイミングで反転クロック信号が入力無し状態から入力有り状態に切り替った場

50

合、監視回路 152 では、D 端子に操作信号が入力されているため、Q バー端子からの出力信号を H レベルから L レベルに立ち下げる。この結果、かかるタイミング t_5 で開始信号が出力無し状態から出力有り状態に切り替る。このとき、CPU 102 から出力されるラッチ信号は、出力無し状態のままである。つまり、開始信号が出力されるタイミング t_5 では、ラッチ信号が出力されない。

【0151】

t_6 のタイミングでは、反転クロック信号が入力有り状態から入力無し状態に切り替るが、開始信号の出力状態が変更されることはなく、そのまま出力有り状態が保持される。つまり、反転クロック信号が入力有り状態から入力無し状態に切り替ったとしても、開始信号は出力有り状態のまま保持される。

10

【0152】

その後、 t_7 のタイミングで反転クロック信号が入力無し状態から入力有り状態に切り替ると、かかるタイミングにおける操作信号の入力状態に応じた開始信号が出力される。 t_7 のタイミングでは操作信号が入力有り状態のため、出力有り状態のまま開始信号が継続して出力される。

【0153】

さて、タイミング t_5 において開始信号が出力有り状態に切り替わった場合、CPU 102 は、タイマ割込み処理のセンサ監視処理 S107 において開始信号の入力を検知し、スタート検出エリアの第 1 エリア 112a に「1」をセットする。そして、開始待ち処理のステップ S620 にて開始指令が発生したと判定し、遅延処理を行う。遅延処理では、遅延カウンタ 111d の値が 0 となったタイミング t_d でラッチ信号を出力する。つまり、CPU 102 は、開始指令が発生したと判定してから遅延時間（具体的には、遅延カウンタ 111d の値にタイマ割込みの周期 1.49 msec を乗算した時間）が経過した後のタイミング t_d でラッチ信号を入力無し状態から入力有り状態に切り替える。この結果、スタートレバー 41 の操作タイミングと、ラッチ信号が出力されるタイミングと、には、遅延時間分だけずれが生じることとなる。

20

【0154】

第 2 クロック信号が出力有り状態に切り替るタイミング t_8 において、基礎乱数生成器 150 は、カウンタ 150a のカウント値を更新して $m+1$ とする。 m は 0 ~ 65535 のいずれかの値である。このとき、基礎乱数生成器 150 にはラッチ信号が入力されているが、かかるタイミングではカウント値をラッチ回路 150b にラッチしない。そして、基礎乱数生成器 150 は、第 2 クロック信号が出力無し状態に切り替るタイミング t_9 において、カウンタ 150a のカウント値 $m+1$ をラッチ回路 150b にラッチする。つまり、 t_4 のタイミングでスタートレバー 41 が操作された場合、タイミング t_4 ではなくタイミング t_9 においてカウント値 $m+1$ が基礎乱数として取得される。

30

【0155】

ここで、基礎乱数生成器 150 において、カウンタ 150a のカウント値の更新は第 2 クロック信号が入力無し状態から入力有り状態に切り替るタイミング（ t_1 、 t_3 、 t_6 等）で行われ、ラッチ回路 150b におけるカウント値のラッチは第 2 クロック信号が入力有り状態から入力無し状態に切り替るタイミング（ t_9 ）で行われる。かかる構成とすることにより、カウント値の更新タイミングとカウント値のラッチタイミングが同じタイミングとなることを回避でき、カウント値が更新されている最中にラッチタイミングがやってきてカウント値を正常にラッチできない不具合が生じることを回避できる。

40

【0156】

タイミング t_{10} でスタートレバー 41 が初期位置に復帰すると、監視回路 152 に入力されている操作信号が入力有り状態から入力無し状態に切り替る。タイミング t_{10} は反転クロック信号が入力有り状態から入力無し状態に切り替るタイミングのため、かかるタイミングでは開始信号の出力状態は変化しない。そして、反転クロック信号が入力無し状態から入力有り状態に切り替るタイミング t_{11} で操作信号が入力されていないことが検知され、開始信号が出力有り状態から出力無し状態に切り替る。なお、反転クロック信

50

号が入力無し状態下（例えばタイミング $t_{10} < \text{タイミング } t < \text{タイミング } t_{11}$ ）で操作信号が入力有り状態から入力無し状態に切り替った場合、或いは反転クロック信号が入力有り状態下（例えばタイミング $t_9 < \text{タイミング } t < \text{タイミング } t_{10}$ ）で操作信号が入力有り状態から入力無し状態に切り替った場合であっても、タイミング t_{11} で開始信号が出力有り状態から出力無し状態に切り替る。

【0157】

ちなみに、操作信号が入力されるタイミングを常時把握するのではなく反転クロック信号が入力されるタイミングで把握する構成の場合、1の反転クロック信号が入力された後に操作信号が入力有り状態に切り替り、次の反転クロック信号が入力されるまでの間に操作信号が入力無し状態に切り替ると、スタートレバー41の操作を正確に把握できないという可能性が考えられる。ところが、本スロットマシン10におけるスタートレバー41は、手が離れたあと初期位置に復帰するまでに数10 msecを有するように構成されており、スタートレバー41が操作されると少なくとも数10 msecは操作信号が監視回路152に入力されるようになっている。また、第2クロック回路151から出力される第2クロック信号のクロック周波数は7.915 MHzであり、その周期は約126 nsecである。つまり、監視回路152において反転クロック信号が入力される周期は、操作信号が入力有り状態に切り替ってから入力無し状態に切り替るまでに要する時間間隔と比して十分に短い。したがって、スタートレバー検出センサ41aから操作信号が出力されたにも関わらず監視回路152において前記操作信号が読み飛ばされるという不具合が生じることを回避できる。

10

20

【0158】

また、監視回路152からではなくCPU102からラッチ信号を出力する構成とした場合、CPU102と基礎乱数生成器150が異なるクロック信号に基づいて動作するため、CPU102からラッチ信号が出力されたにも関わらず基礎乱数生成器150において前記ラッチ信号が読み飛ばされる可能性も考えられる。ところが、ラッチ信号は、タイマ割込み処理の1割込み分すなわち1.49 msecにわたって出力されるように構成されており、第2クロック信号の周期は、上述したとおり約126 nsecである。したがって、CPU102からラッチ信号が出力されたにも関わらず基礎乱数生成器150において前記ラッチ信号が読み飛ばされるという不具合が生じることを回避できる。

30

【0159】

通常処理の説明に戻り、開始待ち処理にて開始指令が発生したと判定した場合には、ステップS505の抽選処理、ステップS506のリール制御処理、ステップS507のメダル払出処理、ステップS508のBB状態処理を順に実行し、ステップS503に戻る。

【0160】

次に、ステップS505の抽選処理について、図23のフローチャートに基づき説明する。

【0161】

ステップS701では、役の当否判定を行う際に用いる乱数を作成するための乱数作成処理を行う。図24のフローチャートに示すように、乱数作成処理のステップS801では、基礎乱数生成器150が生成した基礎乱数を、16ビットで構成された乱数格納エリア110に格納する。より具体的には、基礎乱数生成器150は、CPU102からのラッチ信号が入力されたタイミングでカウント値をラッチするとともに、ラッチしたカウント値をCPU102に対して出力する。CPU102は、CPU102内蔵の入力ポートに入力されたカウント値を基礎乱数として乱数格納エリア110に格納する。その後、ステップS802にて乱数格納エリア110に第1カウンタ111aの値を加算するとともに、ステップS803にて乱数格納エリア110に第2カウンタ111bの値を加算し、乱数作成処理を終了する。つまり、本スロットマシン10では、基礎乱数生成器150のラッチしたカウント値と、第1カウンタ111aのカウント値と、第2カウンタ111bのカウント値と、を加算することにより、乱数が作成される。

40

50

【 0 1 6 2 】

ここで、タイマ割込み処理におけるステップ S 1 0 8 ~ ステップ S 1 1 8 の一連の処理は、これら一連の処理を行うために必要な時間が、基礎乱数生成器 1 5 0 がカウント値をラッチしてから当該ラッチ結果が C P U 1 0 2 に入力されるまでに要する時間より長くなるように構成されている。かかる構成とすることにより、基礎乱数の取得タイミング（ステップ S 8 0 1 の処理を行うタイミング）を、今回のゲームでラッチされたカウント値が C P U 1 0 2 に入力されるタイミングより遅くすることができ、今回のゲームでラッチされたカウント値を確実に基礎乱数として乱数格納エリア 1 1 0 に格納することが可能となる。

【 0 1 6 3 】

10

乱数を作成した後、ステップ S 7 0 2 では、役の当否判定を行うための抽選テーブルを選択する。具体的には、スロットマシン 1 0 の現在の遊技状態を判別し、遊技状態と対応した抽選テーブルを選択する。本スロットマシン 1 0 では、大別して通常状態と B B 状態の 2 種類の遊技状態を有しており、各遊技状態と対応した抽選テーブルを選択する。また、設定状態が「設定 1」のときにメダル払出の期待値が最も低い抽選テーブルを選択し、「設定 6」のときにメダル払出の期待値が最も高い抽選テーブルを選択する。

【 0 1 6 4 】

抽選テーブルについて、簡単に説明する。図 2 5 は、「設定 3」の通常状態で選択される通常状態用抽選テーブルである。抽選テーブルには、判定すべき役の数と同数のインデックス値 I V が設定されており、各インデックス値 I V には、当選となる役がそれぞれ一義的に対応付けられると共に、ポイント値 P V が設定されている。すなわち、本スロットマシン 1 0 における通常状態では、再遊技、ベル、スイカ、チェリー、1 枚役、B B の 6 種類の役について判定が行われるようになっている。

20

【 0 1 6 5 】

抽選テーブルを選択した後、ステップ S 7 0 3 ではインデックス値 I V を 1 とし、続くステップ S 7 0 4 では役の当否を判定する際に用いる判定値 D V を設定する。かかる判定値設定処理では、現在の判定値 D V に、現在のインデックス値 I V と対応するポイント値 P V を加算して新たな判定値 D V を設定する。なお、初回の判定値設定処理では、ステップ S 7 0 1 にて作成した乱数値を現在の判定値 D V とし、この乱数値に現在のインデックス値 I V である 1 と対応するポイント値 P V を加算して新たな判定値 D V とする。

30

【 0 1 6 6 】

その後、ステップ S 7 0 5 ではインデックス値 I V と対応する役の当否判定を行う。役の当否判定では判定値 D V が 6 5 5 3 5 を超えたか否かを判定する。6 5 5 3 5 を超えた場合には、ステップ S 7 0 6 に進み、そのときのインデックス値 I V と対応する役の当選フラグを、R A M 1 0 6 の当選フラグ格納エリア 1 0 6 a にセットする。例えば、I V = 3 のときに判定値 D V が 6 5 5 3 5 を超えた場合、ステップ S 7 0 6 ではスイカ当選フラグを当選フラグ格納エリア 1 0 6 a にセットする。

【 0 1 6 7 】

ちなみに、セットされた当選フラグが再遊技当選フラグ、ベル当選フラグ、スイカ当選フラグ、チェリー当選フラグ、1 枚役当選フラグのいずれかである場合、この当選フラグは該当選フラグがセットされたゲームの終了後にリセットされる（通常処理の S 5 0 3 参照）。一方、当選フラグが B B 当選フラグである場合、B B 当選フラグは B B 入賞が成立したことを条件の 1 つとしてリセットされる。すなわち、B B 当選フラグは、複数回のゲームにわたって有効とされる場合がある。なお、B B 当選フラグを持ち越した状態におけるステップ S 7 0 6 では、現在のインデックス値 I V が 1 ~ 5 であればインデックス値 I V と対応する当選フラグをセットし、現在のインデックス値 I V が 6 であれば B B 当選フラグをセットしない。つまり、B B 当選フラグが持ち越されているゲームでは、再遊技、ベル、スイカ、チェリー、1 枚役のいずれかに当選した場合には対応する当選フラグをセットする一方、B B に当選した場合には B B 当選フラグをセットしない。

40

【 0 1 6 8 】

50

ステップ S 7 0 5 にて判定値 D V が 6 5 5 3 5 を超えなかった場合には、インデックス値 I V と対応する役に外れたことを意味する。かかる場合にはステップ S 7 0 7 にてインデックス値 I V を 1 加算し、続くステップ S 7 0 8 ではインデックス値 I V と対応する役があるか否か、すなわち当否判定すべき判定対象があるか否かを判定する。具体的には、1 加算されたインデックス値 I V が抽選テーブルに設定されたインデックス値 I V の最大値を超えたか否かを判定する。当否判定すべき判定対象がある場合にはステップ S 7 0 4 に戻り、役の当否判定を継続する。このとき、ステップ S 7 0 4 では、先の役の当否判定に用いた判定値 D V (すなわち現在の判定値 D V) に現在のインデックス値 I V と対応するポイント値 P V を加算して新たな判定値 D V とし、ステップ S 7 0 5 では、当該判定値 D V に基づいて役の当否判定を行う。ちなみに、図 2 5 に示した抽選テーブルを用いて役の当否判定を行う場合、B B の当選確率は約 2 0 0 分の 1、再遊技の当選確率は約 7 . 3 0 分の 1、ベルの当選確率は約 1 0 . 9 分の 1、スイカの当選確率は 1 2 8 分の 1、チェリーの当選確率は約 7 3 . 0 分の 1、1 枚役の当選確率は 1 2 8 分の 1 である。また、いずれの役にも当選しない外れの確率は約 1 . 3 6 分の 1 である。

10

20

30

40

50

【 0 1 6 9 】

ステップ S 7 0 6 にて当選フラグをセットした後、又はステップ S 7 0 8 にて当否判定すべき判定対象がないと判定した場合には、役の当否判定が終了したことを意味する。かかる場合には、ステップ S 7 0 9 にて抽選結果コマンドをセットする。ここで、抽選結果コマンドとは、役の当否判定の結果を把握させるべく表示制御装置 8 1 に対して送信されるコマンドである。表示制御装置 8 1 は、当該抽選結果コマンドを受信することにより、例えば当選役を示唆すべく上部ランプ 6 3 や補助表示部 6 5 の駆動制御を実行する。但し、通常処理では、上記抽選結果コマンド等の各種コマンドをリングバッファにセットするのみであって、表示制御装置 8 1 に対してコマンドを送信しない。表示制御装置 8 1 へのコマンド送信は、先述したタイマ割り込み処理のコマンド出力処理 S 1 1 1 にて行われる。

【 0 1 7 0 】

そして、ステップ S 7 1 0 では、リール停止制御用のスベリテーブル (停止テーブル) を設定するスベリテーブル設定処理を行い、抽選処理を終了する。ここで、スベリテーブルとは、ストップスイッチ 4 2 ~ 4 4 が操作されたタイミングからリール 3 2 L , 3 2 M , 3 2 R をどれだけ滑らせた (回転させた) 上で停止させるかが定められたテーブルである。すなわち、スベリテーブルとは、ストップスイッチ 4 2 ~ 4 4 が押された際に基点位置 (本実施の形態では下段) に到達している到達図柄 (到達図柄番号) と、前記基点位置に実際に停止させる停止図柄 (停止図柄番号) との関係を導出することが可能な停止データ群である。

【 0 1 7 1 】

本スロットマシン 1 0 では、各リール 3 2 L , 3 2 M , 3 2 R を停止させる停止態様として、ストップスイッチ 4 2 ~ 4 4 が操作された場合に、基点位置に到達している到達図柄をそのまま停止させる停止態様と、対応するリールを 1 図柄分滑らせた後に停止させる停止態様と、2 図柄分滑らせた後に停止させる停止態様と、3 図柄分滑らせた後に停止させる停止態様と、4 図柄分滑らせた後に停止させる停止態様との 5 パターンの停止態様が用意されている。そして、各リール 3 2 L , 3 2 M , 3 2 R の図柄番号毎に前記 5 パターンの停止態様のいずれかを設定されたスベリテーブルが、各役について複数用意されている。

【 0 1 7 2 】

このように、ストップスイッチ 4 2 ~ 4 4 が操作されたタイミングから規定時間 (1 9 0 m s e c) が経過するまでの間に各リール 3 2 L , 3 2 M , 3 2 R が停止するようスベリテーブルを設定することにより、表示窓 2 6 L , 2 6 M , 2 6 R から視認可能な範囲に停止する図柄配列 (以下、停止出目と言う。) があたかも遊技者の操作によって決定されたかのような印象を遊技者に抱かせることが可能となる。また、4 図柄分までは滑らせることが可能な構成とすることにより、かかる規定時間内で可能な限り抽選に当選した役と対応する図柄の組合せを有効ライン上に停止させることが可能となるとともに、抽選に当

選していない役と対応する図柄の組合せが有効ライン上に停止することを回避させることができる。

【 0 1 7 3 】

図 2 6 は、左リール 3 2 L の「リプレイ」図柄を有効ライン上に停止させる場合にセットされるスベリテーブルの一例である。滑り数が 0 である番号の図柄は、下段に実際に停止する図柄である。例えば、左リール 3 2 L の 1 4 番の「スイカ」図柄が下段に到達している際に左ストップスイッチ 4 2 を操作された場合、左リール 3 2 L は滑ることなくそのまま停止し、1 6 番の「リプレイ」図柄が上段に停止する。また、滑り数が 0 でない番号の図柄は、記載された図柄数分だけリールが滑ることを意味する。例えば、左リール 3 2 L の 8 番の「ベル」図柄が下段に到達している際に左ストップスイッチ 4 2 を操作された場合、左リール 3 2 L は 4 図柄分だけ滑り、1 2 番の「リプレイ」図柄が下段に停止する。このように、スベリテーブルでは、各リール 3 2 L , 3 2 M , 3 2 R に付された図柄が下段に到達したタイミングでストップスイッチ 4 2 ~ 4 4 を操作された場合の滑り数が図柄番号毎に設定されている。

10

【 0 1 7 4 】

さて、スベリテーブル設定処理では、RAM 1 0 6 の当選フラグ格納エリア 1 0 6 a にセットされている当選フラグを確認し、セットされている当選フラグと一義的に対応するスベリテーブルを、RAM 1 0 6 のスベリテーブル格納エリア 1 0 6 b にセットする。このとき、本スロットマシン 1 0 では、左リール 3 2 L の当選役と対応する図柄（以下、「当選図柄」と言う。）が上段又は下段のいずれかに停止するように、中リール 3 2 M と右リール 3 2 R の当選図柄が中段に停止するように設定されたスベリテーブルをセットする。ここで、左リール 3 2 L の当選図柄が上段又は下段のいずれかに停止するように設定されたスベリテーブルをセットするのは、一般的に左リール 3 2 L → 中リール 3 2 M → 右リール 3 2 R の順に回転を停止させるべくストップスイッチ 4 2 ~ 4 4 が操作されることを考慮し、停止出目を多様化させるためである。

20

【 0 1 7 5 】

ここで、各リール 3 2 L , 3 2 M , 3 2 R の図柄配列について簡単に説明する。

【 0 1 7 6 】

「リプレイ」図柄は、下段に先に到達する図柄と次に到達する図柄との間隔が 4 図柄以下となるように、各リール 3 2 L , 3 2 M , 3 2 R に配置されている。例えば、左リール 3 2 L の 4 番の「リプレイ」図柄と 7 番の「リプレイ」図柄はその間隔が 2 図柄となるようにして配置されており、中リール 3 2 M の 1 番の「リプレイ」図柄と 6 番の「リプレイ」図柄はその間隔が 4 図柄となるようにして配置されている。このように、「リプレイ」図柄は、同種図柄同士の間隔が 4 図柄以下となるようにして各リール 3 2 L , 3 2 M , 3 2 R に配置されている。上述した通り、リール 3 2 L , 3 2 M , 3 2 R はストップスイッチ 4 2 ~ 4 4 の操作されたタイミングから最大 4 図柄分滑らせた後に停止させることができる。したがって、かかる図柄配列とすることにより、ストップスイッチ 4 2 ~ 4 4 が如何なるタイミングで操作された場合であっても、再遊技入賞を成立させる際に「リプレイ」図柄を任意の位置に停止させることができる。例えば中リール 3 2 M の 1 番の「リプレイ」図柄が下段に到達した際に中ストップスイッチ 4 3 が操作された場合、中リール 3 2 M をそのまま停止させればこの「リプレイ」図柄を下段に停止させることができ、中リール 3 2 M を 3 図柄分滑らせた後に停止させれば 6 番の「リプレイ」図柄を上段に停止させることができ、中リール 3 2 M を 4 図柄分滑らせた後に停止させれば 6 番の「リプレイ」図柄を中段に停止させることができる。

30

40

【 0 1 7 7 】

本スロットマシン 1 0 では、かかる「リプレイ」図柄の他、「ベル」図柄についても、同種図柄同士の間隔が 4 図柄以下となるようにして各リール 3 2 L , 3 2 M , 3 2 R に配置されている。このため、ストップスイッチ 4 2 ~ 4 4 が如何なるタイミングで操作された場合であっても、ベル入賞を成立させる際に「ベル」図柄を任意の位置に停止させることができる。

50

【 0 1 7 8 】

一方、「スイカ」図柄は、同種図柄同士の間隔が4図柄以下となるようにして各リール3 2 L, 3 2 M, 3 2 Rに配置されていない。このため、例えば左リール3 2 Lの3番の「赤7」図柄が下段に到達している際に左ストップスイッチ4 2が操作された場合、仮に左リール3 2 Lを4図柄分滑らせても「スイカ」図柄を有効ライン上に停止させることはできない。したがって、スイカに当選し、「スイカ」図柄が有効ライン上に停止するように設定されたスベリテーブルがセットされた場合であっても、ストップスイッチ4 2～4 4の操作されたタイミングによっては「スイカ」図柄が有効ライン上に停止せず、スイカ入賞が成立しない所謂取りこぼしが発生する場合がある。本スロットマシン10では、かかる「スイカ」図柄の他、「赤7」図柄についても5図柄以上離れた区間が形成されるようにして各リール3 2 L, 3 2 M, 3 2 Rに配置されている。また、左リール3 2 Lにおいては、「チェリー」図柄が5図柄以上離れた区間を形成するようにして配置されており、中リール3 2 Mにおいては、「青年」図柄が5図柄以上離れた区間を形成するようにして配置されており、右リール3 2 Rにおいては、「白7」図柄が5図柄以上離れた区間を形成するようにして配置されている。このため、BB、スイカ、チェリー、1枚役のいずれかに当選した場合には、当選図柄が有効ライン上に停止するよう狙ってストップスイッチ4 2～4 4を操作する必要がある。

10

【 0 1 7 9 】

スベリテーブル設定処理の説明に戻り、BB当選フラグと他の当選フラグがセットされている場合には、以下に示すスベリテーブルをセットする。

20

【 0 1 8 0 】

BB当選フラグと再遊技当選フラグがセットされている場合、再遊技入賞を優先して成立させるための再遊技入賞用スベリテーブルをセットする。再遊技入賞用スベリテーブルでは、左リール3 2 Lの「リプレイ」図柄が上段又は下段に優先して停止するように、中リール3 2 Mと右リール3 2 Rの「リプレイ」図柄が中段に優先して停止するように設定されている。

【 0 1 8 1 】

BB当選フラグと小役当選フラグ(すなわち、ベル当選フラグ、スイカ当選フラグ、チェリー当選フラグ、1枚役当選フラグのいずれか)がセットされている場合、BB入賞を優先して成立させるためのBB優先入賞用スベリテーブルをセットする。但し、BB図柄たる「赤7」図柄は上述したとおり5図柄以上離れた区間が形成されるようにして各リール3 2 L, 3 2 M, 3 2 Rに配置されているため、ストップスイッチ4 2～4 4の操作タイミングによっては「赤7」図柄を有効ライン上に停止させることができない場合がある。そこで、BB優先入賞用スベリテーブルでは、各リール3 2 L, 3 2 M, 3 2 Rについて以下のように設定されている。左リール3 2 Lについては、「赤7」図柄と当選小役図柄とを共に有効ライン上に停止させることが可能であれば両図柄を有効ライン上に優先して停止させるように、「赤7」図柄を上段又は下段のいずれかに停止させることが可能であれば優先して停止させるように、「赤7」図柄を上段又は下段に停止させることが不可能であって当選小役図柄を上記各位置に停止させることが可能であれば当該当選小役図柄を上記各位置に停止させるように設定されている。また、中リール3 2 M及び右リール3 2 Rについては、「赤7」図柄を中段に停止させることが可能であれば優先して停止させるように設定されると共に、「赤7」図柄を上記各位置に停止させることが不可能であって当選小役図柄を上記各位置に停止させることが可能であれば当該当選小役図柄を上記各位置に停止させるように設定されている。

30

40

【 0 1 8 2 】

次に、ステップS 5 0 6のリール制御処理について、図27のフローチャートに基づき説明する。

【 0 1 8 3 】

リール制御処理では、先ずステップS 9 0 1において各リール3 2 L, 3 2 M, 3 2 Rの回転を開始させる回転開始処理を行う。

50

【 0 1 8 4 】

回転開始処理では、前回の遊技でリールが回転を開始した時点から予め定めたウエイト時間（例えば 4 . 1 秒）が経過したか否かを確認し、経過していない場合にはウエイト時間が経過するまで待機する。ウエイト時間が経過した場合には、次の遊技のためのウエイト時間を再設定するとともに、R A M 1 0 6 に設けられたモータ制御格納エリアに回転開始情報をセットするモータ制御初期化処理を行う。かかる処理を行うことにより、タイマ割り込み処理のステッピングモータ制御処理 S 1 0 6 にてステッピングモータの加速処理が開始され、各リール 3 2 L , 3 2 M , 3 2 R が回転を開始する。このため、遊技者が規定数のメダルをベットしてスタートレバー 4 1 を操作したとしても、直ちに各リール 3 2 L , 3 2 M , 3 2 R が回転を開始しない場合がある。その後、各リール 3 2 L , 3 2 M , 3 2 R が所定の回転速度で定速回転するまで待機し、回転開始処理を終了する。また、C P U 1 0 2 は、各リール 3 2 L , 3 2 M , 3 2 R の回転速度が定速となると、各ストップスイッチ 4 2 ~ 4 4 の図示しないランプを点灯表示することにより、停止指令を発生させることが可能となったことを遊技者等に報知する。

10

【 0 1 8 5 】

回転開始処理に続き、ステップ S 9 0 2 では停止前処理を行う。

【 0 1 8 6 】

停止前処理では、図 2 8 のフローチャートに示すように、先ずステップ S 1 0 0 1 にて割り込み待ち処理を行う。続くステップ S 1 0 0 2 では、開始指令が発生しているか否か、より具体的にはスタート検出エリアの第 1 エリア 1 1 2 a に「 1 」がセットされているか否かを判定する。そして、スタート検出エリアの第 1 エリア 1 1 2 a に「 1 」がセットされている場合には、ステップ S 1 0 0 1 の割り込み待ち処理に戻る。つまり、スタート検出エリアの第 1 エリア 1 1 2 a に「 1 」がセットされている場合には、当該スタート検出エリアの第 1 エリア 1 1 2 a が「 0 」に変更されるまでステップ S 1 0 0 3 以降の処理に進まない。

20

【 0 1 8 7 】

ちなみに、ステップ S 1 0 0 2 にて開始指令が発生していると判定する状況としては、ステップ S 6 2 0 の処理タイミングからステップ S 1 0 0 2 の処理タイミングまでスタートレバー 4 1 が押し操作されたままである場合、ステップ S 6 2 0 の処理を行った後にスタートレバー 4 1 が再度操作された場合、監視回路 1 5 2 等に何らかの異常が発生して開始信号が出力されたままとなっている場合等が考えられる。

30

【 0 1 8 8 】

開始指令が発生していない場合にはステップ S 1 0 0 3 に進み、ストップスイッチ 4 2 ~ 4 4 のいずれかが操作されたか否かを判定する。より具体的には、上述した操作判定処理の 1 エリア参照処理を、各ストップスイッチ 4 2 ~ 4 4 について行う。例えば、左ストップスイッチ 4 2 の操作有無については、左ストップ検出用エリアの第 1 エリア 1 1 2 a を参照し、「 1 」が格納されている場合には左ストップスイッチ 4 2 が操作されたと判定し、「 0 」が格納されている場合には左ストップスイッチ 4 2 が操作されていないと判定する。いずれのストップスイッチ 4 2 ~ 4 4 も操作されていない場合には、ステップ S 1 0 0 1 の割り込み待ち処理に戻る。ストップスイッチ 4 2 ~ 4 4 のいずれかが操作されたと判定した場合には、ステップ S 1 0 0 4 に進み、回転中のリールと対応するストップスイッチが操作されたか否か、すなわち停止指令が発生したか否かを判定する。停止指令が発生していない場合には、ステップ S 1 0 0 1 の割り込み待ち処理に戻る。停止指令が発生した場合には、ステップ S 1 0 0 5 に進み、今回の停止指令が第 3 停止指令か否か、すなわち 1 つのリールのみが回転しているときにストップスイッチが操作されたか否かを判定する。今回の停止指令が第 3 停止指令の場合には、ステップ S 1 0 0 5 にて肯定判定を行い、そのまま停止前処理を終了する。一方、全リール 3 2 L , 3 2 M , 3 2 R が回転しているときに発生する第 1 停止指令、又は 2 つのリールが回転しているときに発生する第 2 停止指令の場合には、ステップ S 1 0 0 5 にて否定判定を行うとともにステップ S 1 0 0 6 にてスベリテーブル第 1 変更処理を行い、停止前処理を終了する。

40

50

【 0 1 8 9 】

ここで、スベリテーブル第 1 変更処理とは、R A M 1 0 6 のスベリテーブル格納エリア 1 0 6 b に格納されたスベリテーブルを、停止指令と対応するリールを停止させる前に変更する処理である。スベリテーブル第 1 変更処理では、例えば左ストップスイッチ 4 2 以外のストップスイッチ 4 3 , 4 4 が操作されて第 1 停止指令が発生した場合等といった、スベリテーブル格納エリア 1 0 6 b にスベリテーブルをセットする際に想定したストップスイッチ 4 2 ~ 4 4 の操作順序と異なる操作順序でストップスイッチ 4 2 ~ 4 4 が操作された場合に、スベリテーブルを変更する。かかる処理を行うことにより、停止出目の多様化を図ったり、セットされた当選フラグと対応する入賞が成立することなく前記当選フラグが無効とされる所謂取りこぼしの発生頻度を低減させたりすることができる。

10

【 0 1 9 0 】

リール制御処理の説明に戻り、ステップ S 9 0 2 にて停止前処理が終了した場合、遊技を進行させるべく回転中のリールと対応するストップスイッチが操作され、停止指令が発生したことを意味する。かかる場合には、回転中のリールを停止させるべくステップ S 9 0 3 ~ ステップ S 9 0 9 に示す停止制御処理を行う。

【 0 1 9 1 】

すなわち、ステップ S 9 0 3 では、ストップスイッチの操作されたタイミングで下段に到達している到達図柄の図柄番号を確認する。具体的には、リールインデックスセンサの検出信号が入力された時点から出力した励磁パルス数により、下段に到達している到達図柄の図柄番号を確認する。続くステップ S 9 0 4 では、スベリテーブル格納エリア 1 0 6 b にセットされたスベリテーブルのうち到達図柄と対応する図柄番号のデータから今回停止させるべきリールのスベリ数を算出する。その後、ステップ S 9 0 5 では、算出したスベリ数を到達図柄の図柄番号に加算し、下段に実際に停止させる停止図柄の図柄番号を決定する。ステップ S 9 0 6 では今回停止させるべきリールの到達図柄の図柄番号と停止図柄の図柄番号が等しくなったか否かを判定し、等しくなった場合にはステップ S 9 0 7 にてリールの回転を停止させるリール停止処理を行う。その後、ステップ S 9 0 8 では、全リール 3 2 L , 3 2 M , 3 2 R が停止したか否かを判定する。全リール 3 2 L , 3 2 M , 3 2 R が停止していない場合には、ステップ S 9 0 9 にてスベリテーブル第 2 変更処理を行い、ステップ S 9 0 2 の停止前処理に戻る。

20

【 0 1 9 2 】

ここで、スベリテーブル第 2 変更処理とは、R A M 1 0 6 のスベリテーブル格納エリア 1 0 6 b に格納されたスベリテーブルを、リールの停止後に変更する処理である。スベリテーブル第 2 変更処理では、セットされている当選フラグと、停止しているリールの停止出目と、に基づいてスベリテーブルを変更する。例えば、ベル当選フラグがセットされ、左リール 3 2 L の「ベル」図柄が上段に停止した場合、中リール 3 2 M の「ベル」図柄が上段又は中段に停止するように設定されたスベリテーブルに変更する。かかる処理を行うことにより、リールの停止結果に応じてその後に停止させるリールの停止出目の多様化を図ることができるとともに、取りこぼしの発生頻度を低減させることができる。

30

【 0 1 9 3 】

一方、ステップ S 9 0 8 にて全リール 3 2 L , 3 2 M , 3 2 R が停止していると判定した場合には、ステップ S 9 1 0 にて払出判定処理を行い、本処理を終了する。払出判定処理とは、入賞図柄の組合せが有効ライン上に並んでいることを条件の 1 つとしてメダルの払出枚数を設定する処理である。

40

【 0 1 9 4 】

払出判定処理では、各リール 3 2 L , 3 2 M , 3 2 R の下段に停止した停止図柄の図柄番号から各有効ライン上に形成された図柄の組合せを導出し、有効ライン上で入賞が成立しているか否かを判定する。入賞が成立している場合には、さらに入賞成立役が当選フラグ格納エリア 1 0 6 a にセットされている当選フラグと一致しているか否かを判定する。入賞成立役と当選フラグが一致している場合には、入賞成立役と、当該入賞成立役と対応する払出数と、を R A M 1 0 6 に設けられた払出情報格納エリアにセットする。一方、入

50

賞成立役と当選フラグが一致していない場合には、スロットマシン 10 をエラー状態とするとともにエラーの発生を報知する異常発生時処理を行う。かかるエラー状態は、リセットスイッチ 72 が操作されるまで維持される。全ての有効ラインについて払出判定が終了した場合には、払出判定処理を終了する。

【0195】

次に、ステップ S 507 のメダル払出処理について、概略を説明する。

【0196】

メダル払出処理では、払出情報格納エリアにセットされた払出数が 0 か否かを判定する。払出数が 0 の場合、先の払出判定処理にてメダルの払い出される入賞が成立していないと判定したことを意味する。かかる場合には、払出判定処理にてセットした入賞成立役に基づいて、再遊技入賞が成立したか否かを判定する。再遊技入賞が成立していない場合にはそのままメダル払出処理を終了し、再遊技入賞が成立している場合には、遊技状態を再遊技状態とする再遊技設定処理を行い、メダル払出処理を終了する。なお、先に説明した開始待ち処理 S 504 では、現在の遊技状態が再遊技状態であると判定した場合に自動投入処理を行っている。

【0197】

一方、払出情報格納エリアにセットされた払出数が 0 でない場合には、当該払出数と同数のメダルを払い出し、メダル払出処理を終了する。メダルの払い出しについて具体的には、クレジットカウンタのカウント値が上限（貯留されているメダル数が 50 枚）に達していない場合、クレジットカウンタのカウント値に払出数を加算するとともに加算後の値をクレジット表示部 60 に表示させる。また、クレジットカウンタのカウント値が上限に達している場合、又は払出数の加算途中でカウント値が上限に達した場合には、メダル払出用回転板を駆動し、メダルをホッパ装置 51 からメダル排出口 49 を介してメダル受け皿 50 へ払い出す。なお、メダル払出処理では、メダルの払い出しにあわせて払出枚数表示部 62 に表示される払出数を変更する処理も行っている。また、現在の遊技状態が BB 状態である場合には、後述する残払出数カウンタの値から払出数を減算するとともに、残払出枚数表示部 61 に表示される残払出数を減算する処理を行う。

【0198】

次に、ステップ S 508 の BB 状態処理を、図 29 のフローチャートに基づいて説明する。

【0199】

BB 状態処理の説明に先立ち、BB 状態について説明する。BB 状態は、複数回の RB 状態で構成されている。RB 状態は、12 回の JAC ゲームで構成されている。JAC ゲームとは、メダル払出の特典が付与される入賞（例えばベル入賞等）の成立する確率が通常状態と比して非常に高いゲームである。そして、JAC ゲーム中に入賞が 8 回成立すると、JAC ゲームが 12 回行われる前であっても RB 状態が終了する。また、BB 状態は、メダル払出数が所定数（具体的には 400 枚）に達したことを以って終了する。加えて、RB 状態の途中でメダル払出数が所定数に達した場合、BB 状態のみならず RB 状態も終了する。これは、BB 状態中のメダル払出数に上限をもたせることにより遊技者の射幸心を抑え、遊技の健全性を担保するための工夫である。さらに、本実施の形態では、RB 状態に移行する図柄の組合せを設定しておらず、BB 状態に移行した直後及び RB 状態が終了した直後に RB 状態に移行する構成としている。故に、BB 状態とは、所定数のメダル払出が行われるまで RB 状態に連続して移行するゲームであるとも言える。

【0200】

さて、BB 状態処理では、まずステップ S 1101 にて現在の遊技状態が BB 状態か否かを判定する。BB 状態でない場合には、ステップ S 1102 ~ ステップ S 1105 に示す BB 判定処理を行う。

【0201】

BB 判定処理では、ステップ S 1102 にて BB 当選フラグがセットされているか否かを判定する。BB 当選フラグがセットされている場合には、ステップ S 1103 に進み、

先の払出判定処理にてセットした入賞成立役に基づいて、ＢＢ入賞が成立したか否かを判定する。そして、ＢＢ入賞が成立した場合には、ステップＳ１１０４にて遊技状態をＢＢ状態に移行させるべくＢＢ開始処理を実行する。具体的には、ＢＢ当選フラグをクリアするとともにＢＢ設定フラグをＲＡＭ１０６の状態情報格納エリア１０６ｃにセットし、遊技状態をＢＢ状態とする。また、前記状態情報格納エリア１０６ｃに設けられたＢＢ状態中に払出可能な残りのメダル数をカウントするための残払出数カウンタに４００をセットし、残払出枚数表示部６１に４００を表示させる処理を行う。その後、ステップＳ１１０５にてＲＢ開始処理を行い、ＢＢ状態処理を終了する。ＲＢ開始処理では、ＲＢ設定フラグをＲＡＭ１０６の状態情報格納エリア１０６ｃにセットし、遊技状態をＲＢ状態とする。また、ＲＢ状態下で成立した入賞回数をカウントするための残払出入賞カウンタに８を
10
セットするとともに、ＪＡＣゲームの残りゲーム数をカウントするための残ＪＡＣゲームカウンタに１２をセットする。なお、残払出入賞カウンタと残ＪＡＣ入賞カウンタは、状態情報格納エリア１０６ｃに設けられている。また、ステップＳ１１０１等における現在の遊技状態の判定は、状態情報格納エリア１０６ｃに対応する設定フラグがセットされているか否かに基づいて実行しており、いずれの設定フラグもセットされていない場合には、現在の遊技状態が通常状態であると判定している。

【０２０２】

一方、ＢＢ当選フラグがセットされていない場合（ステップＳ１１０２がＮＯの場合）、又はＢＢ入賞が成立していない場合（ステップＳ１１０３がＮＯの場合）には、ＢＢ開始処理等を実行することなく本処理を終了する。
20

【０２０３】

ステップＳ１１０１にて現在の遊技状態がＢＢ状態であると判定した場合には、ステップＳ１１０６に進み、先の払出判定処理にてセットした入賞成立役に基づいて入賞が成立したか否かを判定する。入賞が成立した場合には、ステップＳ１１０７にて残払出入賞カウンタの値を１減算する。その後、或いはステップＳ１１０６にて入賞が成立しなかったと判定した場合には、ＪＡＣゲームを１つ消化したことになるため、ステップＳ１１０８にて残ＪＡＣゲームカウンタの値を１減算する。続いて、ステップＳ１１０９では残払出入賞カウンタ又は残ＪＡＣゲームカウンタのいずれかが０になったか否かを判定する。いずれかが０になっていたとき、つまり入賞が８回成立したかＪＡＣゲームが１２回消化されたときには、ＲＢ状態の終了条件が成立したことを意味するため、ステップＳ１１１０にて残払出入賞カウンタ及び残ＪＡＣゲームカウンタの値をクリアするＲＢ終了処理を行う。続くステップＳ１１１１では、残払出数カウンタのカウント値が０か否かを確認する。０でない場合には、ＢＢ状態中に払い出されたメダル数が所定数に達しておらず、ＢＢ状態の終了条件が成立していないことを意味するため、ステップＳ１１１２に進み、先述したＲＢ開始処理を行った後、本処理を終了する。
30

【０２０４】

また、ステップＳ１１０９において残払出入賞カウンタ及び残ＪＡＣゲームカウンタのいずれの値も０になっていないとき、つまり入賞がまだ８回成立しておらずＪＡＣゲームも１２回消化されていないときには、ステップＳ１１１３に進み、残払出数カウンタのカウント値が０か否かを確認する。０でない場合には、ＢＢ状態中に払い出されたメダル数が所定数に達しておらず、ＢＢ状態の終了条件が成立していないことを意味するため、そのまま本処理を終了する。一方、残払出数カウンタのカウント値が０である場合には、ＢＢ状態の終了条件が成立したことを意味するため、ステップＳ１１１４～ステップＳ１１１５に示す特別遊技状態終了処理を行う。特別遊技状態終了処理では、先ずステップＳ１１１４において、先述したＲＢ終了処理を行う。その後、ステップＳ１１１５にてＢＢ設定フラグや各種カウンタなどを適宜クリアしたりエンディング処理を行ったりするＢＢ終了処理を行う。また、ステップＳ１１１１にて残払出数カウンタのカウント値が０である場合にも、ＢＢ状態の終了条件が成立したことを意味するため、ステップＳ１１１５にてＢＢ終了処理を行う。ＢＢ終了処理を行った後、ステップＳ１１１６にて状態移行処理を実行し、ＢＢ状態処理を終了する。ここで、状態移行処理とは、遊技状態を通常状態に復
40
50

帰させるための処理であり、例えばＢＢ状態が終了したことを表示制御装置８１に把握させるべく送信される終了コマンドをセットしたり、所定時間（例えばエンディング表示が終了するまでの時間）が経過するまで待機したりする処理を行う。

【０２０５】

以上詳述した本実施の形態によれば、以下の優れた効果を奏する。

【０２０６】

スタートレバー４１が操作されて開始指令が発生した場合には、当該スタートレバー４１の操作タイミングではなく、前記操作タイミングから遅延時間が経過した後のタイミングで、基礎乱数生成器１５０のカウント値をラッチする構成とした。遅延時間は遅延カウンタ１１１ｄの値によって変化するため、かかる構成とすることにより、仮にスタートレバー４１の操作を一定周期で行われた場合であっても、基礎乱数生成器１５０のカウント値のラッチタイミングを変化させることができる。この結果、体感器等を用いて当選となる乱数が作成される際の基礎乱数生成器１５０のカウント値を狙ってスタートレバー４１を操作する不正や、前記カウント値が生成されるタイミングで主制御装置１０１に開始指令が発生したと誤認識させる不正信号を出力可能な不正基板を取り付ける不正を困難なものとすることができ、当選となる乱数が不正に取得されることを困難なものとする

10

【０２０７】

電源投入に伴って起動されるとともに繰り返し行われる通常処理で割込み待ち処理を行う構成とし、割込み待ち処理を、更新カウンタ１１１ｃの値が変化した場合、すなわちタイマ割込み処理が行われた場合に終了する構成とした。そして、当該割込み待ち処理では、更新カウンタ１１１ｃの値が変化するまでの間、遅延カウンタ１１１ｄの値を繰り返し更新する構成とした。かかる構成とすることにより、割込み待ち処理の開始から終了までの時間をランダムなものとすることができる。タイマ割込み処理は１．４９ｍｓｅｃ毎に定期的に行われる一方、割込み待ち処理を開始するタイミング、より詳しくはステップＳ４０２にて更新カウンタ１１１ｃの値を取得するタイミングは、電源投入から割込み待ち処理に至るまでに行った他の処理によって変化する。このため、タイマ割込み処理の終了直後に割込み待ち処理を開始した場合であれば、遅延カウンタ１１１ｄの更新時間として１．４９ｍｓｅｃからタイマ割込み処理に要した時間を減じた時間を確保でき、遅延カウンタ１１１ｄを複数回更新できる一方、ステップＳ４０２の直後にタイマ割込み処理を行った場合であれば、遅延カウンタ１１１ｄを１回更新する時間しか確保できない。この結果、割込み待ち処理にて行われる遅延カウンタ１１１ｄの更新回数をランダムなものとし、開始指令が発生してからＣＰＵ１０２がラッチ信号を出力するまでの遅延時間をランダムなものとする

20

30

【０２０８】

確かに、例えば通常処理においてタイマ割込み処理の開始タイミングと終了タイミングを監視し、タイマ割込み処理の終了タイミングから次のタイマ割込み処理の開始タイミングまで遅延カウンタ１１１ｄの更新を行う構成、すなわち、割込み待ち処理の開始タイミングをタイマ割込み処理の終了タイミングに依存させる構成とすることも可能である。かかる構成とした場合であっても、上記実施の形態と同様、割込み待ち処理の開始から終了までの時間をランダムなものとする。しかしながら、かかる構成とした場合には、タイマ割込み処理が１．４９ｍｓｅｃ毎に開始されるため、割込み待ち処理の開始タイミングがタイマ割込み処理の開始タイミングから１．４９ｍｓｅｃ以内という時間的な制約が生じることとなる。また、初回の割込み待ち処理の開始タイミングと次の割込み待ち処理の開始タイミングとの間隔、すなわち割込み待ち処理の起動間隔が、タイマ割込み処理の２周期未満すなわち２．９８ｍｓｅｃ未満となるという制約も生じることとなる。このため、これら制約を基にして、開始指令が発生させてからの遅延時間が毎ゲーム一定となるよう、遅延カウンタ１１１ｄのカウント値が不正に狙われる可能性が生じ得る。一方、上記実施の形態においては、割込み待ち処理の開始タイミングがタイマ割込み処理の開始タイミング及び終了タイミングに依存しないため、上述した各制約が生じるこ

40

50

とはなく、遅延カウンタ 111d の値が不正に狙われる可能性を低減させることが可能となる。

【0209】

通常処理では、割込み待ち処理が終了した場合、タイマ割込み処理のセンサ監視処理の結果を用いてスタートレバー 41（例えばステップ S620）等が操作されたか否かを判定する処理を行う構成とした。割込み待ち処理の終了後に上記判定処理を行う構成とすることにより、タイマ割込み処理が終了してから上記判定処理が行われるまでの間隔を短縮させることが可能となる。割込み待ち処理を行わない構成においては、上記間隔が最大で 1.49 msec からタイマ割込み処理に要した時間を減じた時間となる一方、割込み待ち処理を行う構成においては、最大でも、1.49 msec からタイマ割込み処理に要した時間を減じ、さらにステップ S403～ステップ S406 の処理を 1 回行う際に要する時間とステップ S407 にて否定判定してステップ S408 の処理を行う際に要する時間を減じた時間となるからである。この結果、スタートレバー 41 が操作されたか否か等の遊技の進行や遊技状況等に関わる判定を、より近いタイミングでなされたセンサ監視処理の結果を用いて行うことが可能となる。故に、遊技者等が行ったスタートレバー 41 等の操作と、それに伴うゲーム等の進行と、の間に生じるタイムラグを低減させることが可能となる。この結果、開始指令が発生してから遅延時間が経過した後に基礎乱数生成器 150 のカウント値をラッチする構成とした場合であっても、遊技者が上記タイムラグに対して違和感を抱くことを抑制することが可能となる。

【0210】

割込み待ち処理を、スタートレバー 41（例えばステップ S620）等が操作されたか否かを判定する操作判定処理の前で行うことに加えて、当選確率設定処理のステップ S303～S308 や開始待ち処理の開始前準備処理（ステップ S604～S620）等のループする処理内において行う構成とした。かかる構成とすることにより、スロットマシン 10 が誤動作することを回避することが可能となる。

【0211】

ここで、上記ループ処理内で割込み待ち処理を行わない構成について考える。

【0212】

例えば、当選確率設定処理のステップ S303～S308 のループ処理においては、ステップ S307 においてリセットスイッチ 72 が操作されたか否かを判定し、操作されたと判定した場合に設定値を更新する処理を行う。CPU 102 は第 1 クロック信号が入力された場合に動作を行うようになっているため、CPU 102 の動作する周期は第 1 クロック信号の周期と等しく約 125 nsec である。また、タイマ割込み処理は 1.49 msec 毎に行われるため、CPU 102 は、タイマ割込み処理を行ってから次のタイマ割込み処理を行うまでの間に 1000 回以上の動作（処理動作）を行うことができる。このため、当選確率設定処理のループ処理において割込み待ち処理を行わない構成においては、例えばステップ S303 の処理を行う直前にタイマ割込み処理を行った場合、次のタイマ割込み処理を行うまでにステップ S303～S308 のループ処理を複数回繰り返し行うことができる。

【0213】

ステップ S307 のリセットスイッチ 72 が操作されたか否かを判定する処理では、全エリア参照処理を行う。すなわち、リセット検出用エリアの全エリア 112a～112c を参照し、「011」が格納されている場合にはリセットスイッチ 72 が操作されたと判定し、「011」が格納されていない場合にはリセットスイッチ 72 が操作されていないと判定する。かかる場合、割込み待ち処理を行わない構成においては、「011」が格納されている状況下でステップ S307 の判定処理を複数回行う可能性が生じ、これは、リセットスイッチ 72 が 1 回しか操作されていないにもかかわらず設定値が複数回更新されるという誤動作に繋がることとなる。

【0214】

一方、リセットスイッチ 72 が操作されたか否かを判定する前段階で割込み待ち処理を

行う構成においては、リセット検出用エリアに「0 1 1」が格納されている状況下でステップS 3 0 7の処理を行った場合、次のステップS 3 0 7の処理を行う際にはリセット検出用エリアに「1 1 0」又は「1 1 1」が格納されていることとなり、ステップS 3 0 7においてリセットスイッチ7 2が操作されたと繰り返し肯定判定することを回避することができる。この結果、リセットスイッチ7 2の1回の操作に対して設定値を複数回更新する誤動作を回避することができ、遊技場の管理者等に自身の望む設定値を設定させることが可能となる。

【0 2 1 5】

同様に、開始前準備処理S 6 0 4～S 6 2 0のループ処理においては、ステップS 6 0 6においてクレジット投入スイッチ5 6～5 8が操作されたか否かを判定し、操作されたと判定した場合にステップS 6 1 2においてクレジット投入処理を行う。かかるループ処理においても、割込み待ち処理を行わない構成においては、例えばステップS 6 0 4の処理を行う直前にタイマ割込み処理を行った場合、次のタイマ割込み処理を行うまでにステップS 6 0 4～S 6 2 0のループ処理を複数回繰り返し行うことが可能となる。

【0 2 1 6】

ステップS 6 0 6のクレジット投入スイッチ5 6～5 8が操作されたか否かを判定する処理では、全エリア参照処理を行う。すなわち、各クレジット投入検出用エリアの全エリア1 1 2 a～1 1 2 cを参照し、「0 1 1」が格納されている場合には対応するクレジット投入スイッチが操作されたと判定し、「0 1 1」が格納されていない場合には対応するクレジット投入スイッチが操作されていないと判定する。かかる場合、割込み待ち処理を行わない構成においては、「0 1 1」が格納されている状況下でステップS 6 0 6の判定処理を複数回行う可能性が生じ、クレジット投入スイッチ5 6～5 8が1回しか操作されていないにもかかわらず複数回操作されたと判定する可能性が生じる。これは、例えば仮想メダルを1枚だけ投入すべく第3クレジット投入スイッチ5 8を操作したにもかかわらず、仮想メダルが複数枚投入されてしまうという誤動作に繋がることとなる。

【0 2 1 7】

一方、クレジット投入スイッチ5 6～5 8が操作されたか否かを判定する前段階で割込み待ち処理を行う構成においては、クレジット投入検出用エリアに「0 1 1」が格納されている状況下でステップS 6 0 6の処理を行った場合、次のステップS 6 0 6の処理を行う際にはクレジット投入検出用エリアに「1 1 0」又は「1 1 1」が格納されていることとなり、ステップS 6 0 6においてクレジット投入スイッチ5 6～5 8が操作されたと繰り返し肯定判定することを回避することができる。この結果、クレジット投入スイッチ5 6～5 8の1回の操作に対して対応する仮想メダルの投入が複数回行われる誤動作を回避することができ、遊技者の意図する仮想メダルの投入を行わせることが可能となる。

【0 2 1 8】

R A M 1 0 6のセンサ情報格納エリア1 1 2を、第1～第3エリア1 1 2 a～1 1 2 cの3つの記憶エリアから構成した。かかる構成とすることにより、各検出センサからの信号入力有無の履歴を記憶することができ、信号入力有無の履歴を用いて操作がなされたか否かの判定を行うことができる。また、リセットスイッチ7 2とクレジット投入スイッチ5 6～5 8については全エリア参照処理を行う構成とすることにより、スロットマシン1 0が誤動作することを好適に回避することが可能となる。仮に上記スイッチ5 6～5 8, 7 2に関して1エリア参照処理を行う構成とした場合には、当選確率設定処理のステップS 3 0 3～S 3 0 8のループ処理におけるステップS 3 0 7や開始前準備処理S 6 0 4～S 6 2 0のループ処理におけるステップS 6 0 6において、対応する検出用エリアの第1エリア1 1 2 aのみを参照することとなる。上述したとおり、C P U 1 0 2の動作周期は、上記スイッチ5 6～5 8, 7 2の操作が開始されてから終了までに要する時間と比して十分に早い。このため、上記スイッチ5 6～5 8, 7 2に対して1エリア参照処理を行った場合には、仮に割込み待ち処理を行ったとしても一定期間に亘って第1エリア1 1 2 aに「1」が繰り返し格納されることとなり、1回の操作に対して複数回操作がなされたと判定してしまう可能性が生じるからである。

【0219】

割込み待ち処理を、通常処理の開始前準備処理において行う構成とした。開始前準備処理は、開始指令が発生するまで繰り返し行われる処理であり、前回のゲームが終了してから開始指令が発生するまでの時間は、遊技者がスタートレバー41を操作するタイミングによって変化する。このため、開始指令が発生するまでに行われる開始前準備処理の回数がランダムなものとなり、これに伴って割込み待ち処理が行われる回数もランダムなものとなる。この結果、開始指令が発生するまでに行われる遅延カウンタ111dの更新回数をランダムなものとするができる。

【0220】

ここで、開始指令の発生タイミングは遊技者によるスタートレバー41の操作に依存するため、前回のゲームが終了してから開始指令が発生するまでの時間が一定となるようにスタートレバー41を不正に操作される可能性が考えられる。しかしながら、開始前準備処理を1回行うために必要な時間は遊技状況等によって変化する。例えば、メダルのベットに必要な処理時間だけを考えた場合であっても、クレジット投入スイッチ56～58の操作によってなされたか、実際にメダルを投入されたか、によってクレジット投入処理に要する時間と投入判定処理に要する時間が変化するからである。また、割込み待ち処理を行う構成においては、当該割込み待ち処理に必要な処理時間を固定することができないため、前回のゲームが終了してから開始指令が発生するまでの時間が一定となるようスタートレバー41を不正に操作されたとしても、かかる時間内に開始前準備処理を行う回数すなわち割込み待ち処理を行う回数を一定に固定することはできない。故に、開始指令を発生させてからの遅延時間が毎ゲーム一定となるよう、遅延カウンタ111dのカウント値を狙ってスタートレバー41を操作する不正を困難なものとするができる。

【0221】

割込み待ち処理を、通常処理の停止前処理におけるステップS1001～ステップS1004、すなわち回転中のリールを停止させることが可能となってから停止指令が発生するまでの間に行う構成とした。ステップS1001～ステップS1004の処理は、停止指令が発生するまで繰り返し行われる処理であり、回転中のリールを停止させることが可能となってから停止指令が発生するまでの時間は、遊技者がストップスイッチ42～44を操作するタイミングによって変化する。このため、停止指令が発生するまでに行われるステップS1001～ステップS1004の処理回数がランダムなものとなり、これに伴って割込み待ち処理が行われる回数もランダムなものとなる。この結果、停止指令が発生するまでに行われる遅延カウンタ111dの更新回数をランダムなものとすることができる。

【0222】

CPU102のRAM106に遅延カウンタ111dを設け、当該遅延カウンタ111dの更新をCPU102が行う構成とした。すなわち、ソフトフリーカウンタの値に基づいて遅延期間を決定する構成とした。かかる構成とすることにより、当選となる乱数が不正に取得されることを困難なものとするが可能となる。確かに、CPU102と別体のハードウェアカウンタが生成したカウント値を用いて遅延期間を決定する構成とすることも可能である。しかしながら、かかる構成とした場合、当該ハードウェアカウンタを例えば1の値のみを出力する不正なハードウェアカウンタに変更される可能性が懸念され、かかる変更がなされた場合、遅延期間が毎ゲーム前記1の値に基づく一定期間となってしまうこととなる。そして、遅延期間を一定期間とした上で、体感器等を用いて当選となる乱数が作成される際の基礎乱数生成器150のカウント値を狙ってスタートレバー41を操作する不正や、前記カウント値が生成されるタイミングで主制御装置101に開始指令が発生したと誤認識させる不正信号を出力可能な不正基板を取り付ける不正が行われる可能性が懸念される。一方、CPU102のRAM106に遅延カウンタ111dを設け、遅延カウンタ111dの更新をCPU102が行う構成においては、CPU102自体が不正なCPUに変更されない限りは、上記不正を困難なものとするが可能となる。

【0223】

遅延カウンタ 1 1 1 d の値は、R A M クリアを行う場合であってもクリアされない構成とした。かかる構成とすることにより、R A M クリアを示す不正信号を C P U 1 0 2 に入力して遅延カウンタ 1 1 1 d の値を初期値に変更した上で、当選となる乱数が作成される際の基礎乱数生成器 1 5 0 , 第 1 カウンタ 1 1 1 a 及び第 2 カウンタ 1 1 1 b の値を狙ってスタートレバー 4 1 を操作する不正を防止することが可能となる。

【 0 2 2 4 】

C P U 1 0 2 の R A M 1 0 6 に第 1 カウンタ 1 1 1 a 及び第 2 カウンタ 1 1 1 b を設け、乱数作成処理では、基礎乱数生成器 1 5 0 の生成した基礎乱数にこれらカウンタ 1 1 1 a , 1 1 1 b のカウント値を加算する構成とした。かかる構成とすることにより、作成される乱数や当選となる乱数が作成される周期を、1 のカウンタのカウント値を用いて乱数

10

【 0 2 2 5 】

C P U 1 0 2 の R A M 1 0 6 に第 1 カウンタ 1 1 1 a と第 2 カウンタ 1 1 1 b を設け、これらカウンタ 1 1 1 a , 1 1 1 b の更新を C P U 1 0 2 が行う構成とした。すなわち、ハードウェアカウンタたる基礎乱数生成器 1 5 0 の値に、ソフトフリーカウンタの値を加算して乱数を作成する構成とした。かかる構成とすることにより、当選となる乱数が不正に取得されることを困難なものとすることが可能となる。確かに、基礎乱数生成器 1 5 0 等のハードウェア乱数生成器がラッチしたカウント値をそのまま乱数として用いる構成とすることも可能である。しかしながら、かかる構成とした場合、当該ハードウェア乱数生成器を、例えば常に B B 当選となるカウント値を出力する不正なハードウェア乱数生成器に変更される可能性が懸念され、かかる変更がなされた場合、スロットマシン 1 0 を設置する遊技場等が多大な被害を受けることとなる。一方、C P U 1 0 2 の R A M 1 0 6 に第 1 カウンタ 1 1 1 a と第 2 カウンタ 1 1 1 b を設け、これらカウンタ 1 1 1 a , 1 1 1 b の更新を C P U 1 0 2 が行う構成においては、仮に上記不正なハードウェア乱数生成器に変更されたとしても、第 1 カウンタ 1 1 1 a と第 2 カウンタ 1 1 1 b のカウント値を加算することで B B 当選とならない乱数に変更することが可能となる。

20

【 0 2 2 6 】

第 1 カウンタ 1 1 1 a 及び第 2 カウンタ 1 1 1 b の値は、R A M クリアを行う場合であってもクリアされない構成とした。かかる構成とすることにより、R A M クリアを示す不正信号を C P U 1 0 2 に入力して第 1 カウンタ 1 1 1 a と第 2 カウンタ 1 1 1 b の値を初期値に変更した上で、当選となる乱数が作成される際の基礎乱数生成器 1 5 0 , 第 1 カウンタ 1 1 1 a 及び第 2 カウンタ 1 1 1 b の値を狙ってスタートレバー 4 1 を操作する不正を防止することが可能となる。

30

【 0 2 2 7 】

また、ハードウェア乱数生成器がラッチしたカウント値をそのまま乱数として用いる構成とした場合には、上述した不正なハードウェア乱数生成器に変更される可能性に加えて、次のような問題も懸念される。すなわち、ハードウェア乱数生成器では、発振器が定周期でクロック信号をカウンタに対して出力し、当該クロック信号の入力に基づいてカウンタが更新される。このため、例えば発振器が故障等を原因としてクロック信号を出力しなくなると、カウンタの更新が行われなくなる。したがって、クロック信号が出力されなくなった後のゲームでは常に同じカウンタ値を用いて役の当否判定が行われることとなり、遊技者又はスロットマシンを設置する遊技場が不利益を被る可能性が懸念される。

40

【 0 2 2 8 】

そこで、D フリップフロップ回路により構成された監視回路 1 5 2 を主制御装置 1 0 1 に設け、当該監視回路 1 5 2 には、その D 端子にスタート検出センサ 4 1 a を接続するとともに C L K 端子に第 2 クロック回路 1 5 1 を接続し、Q バー端子に C P U 1 0 2 を接続した。かかる構成においては、故障等を原因として第 2 クロック回路 1 5 1 から第 2 クロック信号が出力されなくなった場合、或いは第 2 クロック信号が出力されたままの状態となった場合、監視回路 1 5 2 において第 2 クロック信号（より詳しくは反転クロック信号

50

）の入力状態が変化しないため、CPU 102 に対して開始信号が出力されない。したがって、これら状況下においてスタート検出センサ 41a から操作信号が出力されたとしても各リール 32L, 32M, 32R が回転を開始することはなく、遊技者又はスロットマシン 10 を設置する遊技場が不利益を被ることを回避できる。第 2 クロック信号が基礎乱数生成器 150 に入力されなくなる、或いは入力されたままとなった場合、その後ゲームを行うことが可能な構成においては、常に同じ基礎乱数を用いて乱数が作成されることとなるからである。

【0229】

また、かかる構成においては、遊技者又はスロットマシン 10 を設置する遊技場の管理者等に、スタートレバー 41 を操作しても各リール 32L, 32M, 32R が回転を開始しないことを通じてスロットマシン 10 に異常が発生したことを報知することが可能となる。故に、第 2 クロック回路 151 に異常が発生したことを速やかに発見させることが可能となり、第 2 クロック回路 151 の異常に伴って遊技者又はスロットマシン 10 を設置する遊技場が不利益を被ることを好適に回避させることができる。

【0230】

確かに、第 2 クロック回路 151 が周期的に第 2 クロック信号を出力しているか否かを監視する監視手段を設け、第 2 クロック信号が周期的に出力されていない場合には CPU 102 が異常発生を報知する等の異常発生時処理を行う構成としても、第 2 クロック回路 151 に何らかの異常が発生したことを遊技者又は遊技場の管理者等に報知することが可能となる。しかしながら、かかる構成とした場合、異常発生時処理を行うためのプログラムを主制御装置 101 又は CPU 102 自体に記憶させる必要が生じ、記憶容量の増大化が懸念されることとなる。また、第 2 クロック回路 151 ではなく監視手段に何らかの異常が発生した場合、第 2 クロック回路 151 に異常が発生しているにも関わらず当該異常を発見することができずに継続してゲームが行われる可能性も懸念される。

【0231】

一方、スタート検出センサ 41a と CPU 102 が監視回路 152 を介して接続される上記実施の形態の場合、スタートレバー 41 を操作したにも関わらず各リール 32L, 32M, 32R が回転を開始しないことを通じて遊技者に異常発生を直接報知することが可能となり、CPU 102 側で異常発生時処理等を行う必要がない。また、監視回路 152 自体に何らかの異常が発生した場合、開始信号とラッチ信号の出力状態が変化しなくなるため、かかる場合であってもその後のゲームを行うことができないことを通じて遊技者に異常発生を直接報知することが可能となる。したがって、上記各懸念を解消しつつ、スロットマシン 10 内部で異常が発生した場合に遊技者又はスロットマシン 10 を設置する遊技場が不利益を被る機会を比較的簡易な構成で低減することができる。

【0232】

基礎乱数生成器 150 において、カウンタ 150a のカウント値の更新は第 2 クロック信号が入力無し状態から入力有り状態に切り替るタイミングで行われ、ラッチ回路 150b におけるカウント値のラッチは第 2 クロック信号が入力有り状態から入力無し状態に切り替るタイミングで行われる構成とした。かかる構成とすることにより、カウント値の更新タイミングとカウント値のラッチタイミングが同じタイミングとなることを回避でき、カウント値が更新されている最中にラッチタイミングがやってきてカウント値を正常にラッチできない不具合が生じることを回避できる。

【0233】

主制御装置 101 において、CPU 102 と別個に監視回路 152 を設けたため、第 2 クロック回路 151 が正常か否かの監視を CPU 102 が行うことなくスロットマシン 10 の異常を報知することが可能となる。故に、CPU 102 の処理負荷を低減させることが可能となると共に、第 2 クロック回路 151 の監視制御に関するプログラムが不要となり、CPU 102 の記憶容量が増大化することを抑制することも可能となる。

【0234】

さらに、第 2 クロック回路 151 ではなく監視回路 152 自体に何らかの異常が発生し

た場合であっても、当該異常を容易に発見させることが可能となる。すなわち、監視回路 152 に何かしらの異常が発生した場合、操作信号や第 2 クロック信号の入力状態に関わらず開始信号の出力状態が一定となる。これは、遊技者がスタートレバー 41 を操作したにも関わらず各リール 32L, 32M, 32R が回転を開始しなかったり、遊技者がスタートレバー 41 を操作していないにも関わらず開始信号が出力されたままの状態となったりするという異常な事象が発生することに繋がる。故に、遊技者又は遊技場の管理者等がスロットマシン 10 に何かしらの異常が発生していることを容易に発見することが可能となる。これにより、監視回路 152 に異常が発生しているために第 2 クロック回路 151 の異常を発見することができない等の不具合が生じることを回避しつつ、スロットマシン 10 内部で異常が発生した場合に遊技者又はスロットマシン 10 を設置する遊技場が利益を被る機会を低減することができる。

10

【0235】

CPU 102 にクロック信号を入力する第 1 クロック回路 103 と、基礎乱数生成器 150 にクロック信号を入力する第 2 クロック回路 151 とを別個に設けると共に、これらクロック回路 103, 151 から出力されるクロック信号が同期しない構成とした。かかる構成とすることにより、基礎乱数生成器 150 においてラッチ回路 150b がカウント値をラッチするタイミングと、CPU 102 がラッチ回路 150b から乱数を取得する取得タイミングとが同期し、CPU 102 が基礎乱数を正常に取得できないという不具合が生じることを回避できる。

20

【0236】

リール制御処理において、開始指令が発生したままでないことを条件として停止指令の発生有無を判定する構成とした。すなわち、リールが回転している最中に開始指令が発生している場合、停止指令を無効とする構成とした。かかる構成とすることにより、第 2 クロック信号が出力されたままの状態第 2 クロック回路 151 に異常が発生した場合に、当該異常を速やかに発見することが可能となる。ゲームの途中で前記異常が発生した場合には、ストップスイッチを操作しても対応するリールを停止させることができないことを通じて、遊技者又は遊技場の管理者等にスロットマシン 10 に何らかの異常が発生したことを報知することが可能となるからである。また、スタートレバー 41 が操作されていない状況下で前記異常が発生して各リール 32L, 32M, 32R が回転を開始した場合、遊技者は違和感を抱きつつも当該ゲームを終了させるべくストップスイッチ 42 ~ 44 を操作する可能性が考えられる。しかしながら、ストップスイッチを操作しても対応するリールを停止させることができないことを通じて、遊技者又は遊技場の管理者等にスロットマシン 10 に何らかの異常が発生したことを報知することが可能となる。

30

【0237】

なお、上述した実施の形態の記載内容に限定されず、例えば次のように実施してもよい。

【0238】

(1) 上記実施の形態では、基礎乱数生成器 150 と第 1 カウンタ 111a と第 2 カウンタ 111b とを設け、基礎乱数生成器 150 のラッチしたカウント値と、第 1 カウンタ 111a のカウント値と、第 2 カウンタ 111b のカウント値と、を加算することで乱数を作成する構成としたが、かかる構成に限定されるものではなく、基礎乱数生成器 150 のカウント値をそのまま乱数として用いる構成としても良い。かかる構成とした場合、基礎乱数生成器 150 では当選となるカウント値が一定周期で生成されるため、前記カウント値を狙って開始指令を発生させる不正が行われる可能性が生じる。しかしながら、開始指令の発生から遅延時間を経過した後に基礎乱数生成器 150 のカウント値をラッチする構成においては、仮に開始指令を前記周期の自然数倍の周期で発生させられたとしても、基礎乱数生成器 150 のカウント値をラッチするタイミングを前記周期からずらすことができる。故に、当選となる乱数が不正に取得されることを困難なものとすることが可能となる。

40

【0239】

50

また、基礎乱数生成器 150 を設けず、第 1 カウンタ 111 a のカウント値と第 2 カウンタ 111 b のカウント値とを加算することで乱数を作成する構成としても良いし、第 1 カウンタ 111 a のカウント値をそのまま乱数として用いる構成や、第 2 カウンタ 111 b のカウント値をそのまま乱数として用いる構成としても良いことは言うまでもない。

【0240】

(2) 上記実施の形態では、開始指令が発生した場合、遅延カウンタ 111 d の値が 0 となるまで減算する処理を行う構成としたが、遅延カウンタ 111 d の値が 0 となるまで加算する処理を行う構成としても良い。かかる構成とした場合であっても、上記実施の形態と同様の作用効果を奏することは明らかである。また、かかる構成とした場合には、遅延カウンタ処理のプログラム構成を簡略化することが可能となる。

10

【0241】

(3) 上記実施の形態では、遅延カウンタ 111 d の値が 0 となるまで減算する処理をタイマ割込み処理にて行う構成としたが、通常処理にて行う構成としても良い。具体的には、通常処理の遅延処理において、遅延フラグをセットした後に遅延カウンタ 111 d の値を 1 減算する処理を行い、その後に遅延カウンタ 111 d の値が 0 か否かの判定を行う構成とする。そして、遅延カウンタ 111 d の値が 0 でない場合には、遅延カウンタ 111 d の値が 0 となるまで前記減算処理を繰り返し行う構成とする。かかる構成とした場合には、遅延時間の短縮化を図ることが可能となる。タイマ割込み処理にて遅延カウンタ 111 d の減算処理を行った場合には、前記減算処理を 1 . 49 msec 毎にしか行うことができないが、通常処理にて遅延カウンタ 111 d の減算処理を行った場合には、前記減算処理を約 125 nsec 毎に行うことができるからである。

20

【0242】

(4) 上記実施の形態では、開始指令が発生した場合、遅延カウンタ 111 d の値が 0 となった後にラッチ信号を出力する構成としたが、かかる構成に限定されるものではなく、遅延カウンタ 111 d の値が 1 となった後にラッチ信号を出力する構成としても良いし、遅延カウンタ 111 d の値が 10 となった後にラッチ信号を出力する構成としても良い。つまり、そのときの遅延カウンタ 111 d の値と無関係な特定値となった後にラッチ信号を出力する構成であれば良い。

【0243】

(5) 上記実施の形態では、CPU 102 の RAM 106 に遅延カウンタ 111 d を 1 つ設け、当該遅延カウンタ 111 d の値を通常処理とタイマ割込み処理において更新する構成としたが、通常処理において更新される遅延カウンタと、タイマ割込み処理において更新される遅延カウンタと、を別個に設けても良い。

30

【0244】

(6) 上記実施の形態では、基礎乱数生成器 150 を設け、基礎乱数生成器 150 のラッチしたカウント値と、第 1 カウンタ 111 a のカウント値と、第 2 カウンタ 111 b のカウント値と、を加算することで乱数を作成する構成としたが、これらカウント値を減算することで乱数を作成する構成としても良いことは言うまでも無い。

【0245】

(7) 通常処理において割込み待ち処理を設ける位置は、タイマ割込み処理の処理結果を用いて判断を行う処理の前であれば、任意である。したがって、例えば停止前処理におけるステップ S1002 とステップ S1003 の間に割込み待ち処理を設ける構成としても良いし、投入判定処理の途中に割込み待ち処理を設ける構成としても良い。投入判定処理では、投入メダル検出センサ 45 a からの検出信号に基づいてメダルが投入されたか否かを判定するからである。

40

【0246】

また、上述したようなセンサ監視処理の処理結果を用いて判断を行う処理の前ではなく、タイマ減算処理の処理結果を用いて判断を行う処理の前であっても良い。例えば、回転開始処理では、前回の遊技でリールが回転を開始した時点から予め定めたウェイト時間（例えば 4 . 1 秒）が経過したか否かを確認する。そこで、かかるウェイト時間を計測する

50

タイマの減算をタイマ減算処理で行う構成であれば、ウェイト時間を経過したか否かを確認する前に割り込み待ち処理を行う構成とする。或いは、所定のコマンドの出力が完了したか否かを判定する処理を行い、完了していない場合にはそのまま待機する構成においては、前記判定処理を行う前に割り込み待ち処理を行う構成としても良い。これら構成とした場合には、待機時間を遅延カウンタ 1 1 1 d の更新時間として有効活用することが可能となる。

【 0 2 4 7 】

(8) 上記実施の形態では、更新カウンタ 1 1 1 c の値が変化した場合に割り込み待ち処理を終了する構成としたが、更新カウンタ 1 1 1 c の値の変化量は任意である。すなわち、ステップ S 4 0 7 では、更新カウンタ 1 1 1 c の値がステップ S 4 0 2 にて取得した値から 3 変化した場合に否定判定をする構成としても良いし、1 変化した場合に否定判定をする構成としても良い。つまり、上記実施の形態では、更新カウンタ 1 1 1 c の値が変化した場合、その変化量に関わらず否定判定をして割り込み待ち処理を終了する構成としたが、予め変化量を設定し、更新カウンタ 1 1 1 c の値が前記変化量分だけ変化した場合、すなわち予め定めた回数だけタイマ割り込み処理が行われた場合、否定判定をして割り込み待ち処理を終了する構成としても良い。

10

【 0 2 4 8 】

(9) 上記実施の形態では、乱数の作成に用いるカウンタとして、タイマ割り込み処理において更新される第 1 カウンタ 1 1 1 a と、通常処理において更新される第 2 カウンタ 1 1 1 b と、を別個に設ける構成としたが、1 のカウンタの値を通常処理とタイマ割り込み処理とで更新する構成としても良い。

20

【 0 2 4 9 】

また、基礎乱数生成器を有さない遊技機に上記構成を適用する場合には、前記カウンタの値をそのまま乱数として用いる構成としても良いし、前記カウンタの値を反転する等の所定の演算処理を行って得られた値を乱数として用いる構成としても良い。

【 0 2 5 0 】

(1 0) 上記実施の形態では、割り込み待ち処理における遅延カウンタ 1 1 1 d の更新回数を除いた場合、開始前準備処理が 1 回行われる毎に遅延カウンタ 1 1 1 d の値が 1 更新される構成としたが、2 更新される構成としても良いし、3 以上更新される構成としても良い。すなわち、開始前準備処理 1 回あたりに対する遅延カウンタ 1 1 1 d の更新回数又は更新値は任意である。

30

【 0 2 5 1 】

(1 1) 上記実施の形態では、開始待ち処理において、ステップ S 6 0 4 ~ ステップ S 6 2 0 の処理がループする構成としたが、ステップ S 6 0 1 ~ ステップ S 6 2 0 の処理がループする構成としても良い。但し、開始前準備処理にステップ S 6 0 1 ~ ステップ S 6 0 3 の処理を含めた構成とする場合には、メダル受付許可処理及び自動投入処理において 1 回目の処理であるか否かを判定し、1 回目である場合には対応する処理を行い、1 回目でない場合には対応する処理を行うことなくそれ以降の処理 (ステップ S 6 0 4 、ステップ S 6 0 7) に移行する構成とする必要がある。かかる構成とした場合には、開始前準備処理の開始から終了までの時間をより不定なものとすることができ、開始指令が発生するまでに行われる遅延カウンタ 1 1 1 d の更新回数をよりランダムなものとすることができる。

40

【 0 2 5 2 】

このように、開始前準備処理とは、リールが回転していない状況で開始され、開始指令が発生した場合に終了する処理であって、開始指令が発生するまで繰り返し行われる処理であれば良い。

【 0 2 5 3 】

(1 2) 上記実施の形態では、遅延カウンタ 1 1 1 d の値を 1 加算又は 1 減算する更新処理を行う構成としたが、2 以上の値を加算又は減算する更新処理を行う構成としても良いことは言うまでもない。第 1 カウンタ 1 1 1 a , 第 2 カウンタ 1 1 1 b 及び基礎乱数生

50

成器 150 のカウンタ 150 a についても同様である。

【0254】

(13) 開始前準備処理において遅延カウンタ 111 d の更新を行う位置は任意である。すなわち、異常確認処理の直後に遅延カウンタ 111 d の更新を行う構成としても良いし、投入判定処理の直後に遅延カウンタ 111 d の更新を行う構成としても良い。これら構成とした場合であっても、上記実施の形態と同様の作用効果を奏することは明らかである。

【0255】

(14) 基礎乱数生成器 150 のラッチ回路 150 b と CPU 102 とを、16ビット反転接続する構成としても良い。

10

【0256】

(15) 上記実施の形態では、基礎乱数生成器 150 のカウンタ 150 a と、第1カウンタ 111 a と、第2カウンタ 111 b と、をそれぞれ16ビットで構成したが、8ビットで構成しても良いし、4ビットで構成しても良い。また、各カウンタのビット数が異なる構成としても良い。遅延カウンタ 111 d についても同様であり、4ビット構成に限らず、8ビット構成としても良いし、16ビット構成としても良い。但し、遅延カウンタ 111 d のビット数を大きくした場合には、遅延時間がその分だけ長くなることとなる。このため、かかる場合には、タイマ割込み処理において遅延カウンタ 111 d の減算処理を行う箇所を増加させる等の工夫を行うことが望ましい。

【0257】

20

(16) 上記実施の形態では、第1カウンタ 111 a、第2カウンタ 111 b 及び遅延カウンタ 111 d の値が RAM クリアを行う場合であってもクリア（初期化）されない構成としたが、クリアされる構成としても良い。

【0258】

(17) 上記実施の形態では、基礎乱数生成器 150 を CPU 102 の外部に設ける構成としたが、CPU 102 が内蔵する構成としても良い。

【0259】

(18) 上記実施の形態における基礎乱数生成器 150 は、CPU 102 からのラッチ信号が入力されたタイミングでカウント値をラッチするとともに、ラッチしたカウント値を CPU 102 に対して出力したが、かかる構成を変更する。例えば、基礎乱数生成器 150 を、カウンタ 150 a のカウント値をラッチ回路 150 b を介して常時出力する構成とする。すなわち、CPU 102 には、カウンタ 150 a のカウント値が常時入力される構成とする。そして、CPU 102 は、遅延時間を経過した場合、そのときに CPU 102 に入力されているカウンタ 150 a のカウント値をラッチし、基礎乱数として取得する。かかる構成とした場合であっても、上記実施の形態と同様の作用効果を奏することは明らかである。

30

【0260】

(19) 上記実施の形態では、Dフリップフロップ回路により構成される監視回路 152 を設ける構成としたが、RSフリップフロップ回路やJKフリップフロップ回路等の順序回路や各種論理回路により構成される監視回路を設けても良い。

40

【0261】

(20) 上記実施の形態では、監視回路 152 の Q パー端子を CPU 102 と接続し、Q パー端子から出力される L レベルの出力信号を CPU 102 が開始信号として認識する構成としたが、Q 端子と CPU 102 が反転器を介して接続される構成としても、上記実施の形態と同様の作用効果を奏することは明らかである。また、CPU 102 が H レベルの出力信号を開始信号として認識するのであれば、Q 端子と CPU 102 を接続する構成としても良いし、Q パー端子と CPU 102 が反転器を介して接続される構成としても良い。

【0262】

(21) 上記実施の形態では、波形整形回路 153 と監視回路 152 を主制御装置 10

50

2の入出力ポート104を介して接続する構成としたが、これらを直接接続する構成とし、監視回路152のQバー端子とCPU102を、入出力ポートを介して接続する構成としても良い。

【0263】

(22)上記実施の形態では、Dフリップフロップ回路により構成される監視回路152を設けて第2クロック回路151に何らかの異常が発生した場合に遊技者又は遊技場が不利益を被ることを回避させる構成としたが、かかる構成を変更する。

【0264】

第2クロック回路151が周期的に第2クロック信号を出力しているか否かを常時監視するウォッチドッグタイマを第2クロック回路と接続する。ウォッチドッグタイマには、所定時間毎に減算されるタイマカウンタが設けられており、そのタイマカウンタのタイマ値は、クロック信号の入力状態が変化する毎にセットされるようになっている。そして、ウォッチドッグタイマは、タイマカウンタが非ゼロの場合にはHレベルの正常信号を出力し、同タイマカウンタがゼロの場合にはLレベルの異常発生信号を出力するようになっている。ウォッチドッグタイマの出力側には、スタート検出センサ41aからの操作信号とウォッチドッグタイマからの入力信号との論理積を演算する論理積回路を設ける。そして、その論理積回路からの出力信号を反転器によって反転した反転信号がCPU102に入力される構成とする。

【0265】

この場合、第2クロック回路151が第2クロック信号を周期的に出力していれば、ウォッチドッグタイマにおいてタイマ値が繰り返しセットされ、タイマカウンタがゼロになることはない。このため、ウォッチドッグタイマからの出力信号は常にHレベルであり、論理積回路からの出力信号はスタート検出センサ41aからの操作信号そのものとなる。そして、操作信号が出力されている場合には前記出力信号が反転器によって反転され、CPU102に開始信号として入力される。

【0266】

一方、第2クロック回路151に異常が生じるなどして第2クロック信号の出力状態が変化していない場合には、ウォッチドッグタイマにおいてタイマカウンタがゼロとなり、その出力信号がLレベルとなる。このため、論理積回路の出力信号は操作信号の入力有無に関わらず常にLレベルとなる。したがって、スタートレバー41が操作されて操作信号が出力されたとしても論理積回路からCPU102に対して開始信号が出力されない。この結果、スタートレバー41を操作したにも関わらず各リール32L, 32M, 32Rが回転を開始しないという事態が起こり、スロットマシン10内部に何かしらの異常が発生していることを遊技者又は遊技場の関係者等に報知することができる。

【0267】

なお、第2クロック回路151から周期的に第2クロック信号が出力されているか否かを判断するためにウォッチドッグタイマを用いたが、これに代えて第2クロック信号のデューティ比を検出し、かかるデューティ比が所定の正常範囲内(例えば25~75%の範囲)でない場合にLレベルの信号を出力するデューティ比判定回路を設けても良い。

【0268】

一般に、正常な第2クロック信号はデューティ比50%のパルス信号である。これに対して、第2クロック回路151に何らかの異常が発生するなどして第2クロック信号の出力状態が変化しなくなった場合には、デューティ比は0%(Lレベルで一定又はハイインピーダンスの場合)又は100%(Hレベルで一定の場合)に近づく。このため、実際のデューティ比が正常範囲内であるかを判定することにより、第2クロック信号が周期的に出力されているか否かを判断することが可能である。そして、本構成においては、第2クロック信号の出力状態が変化していない場合、デューティ比判定回路からLレベルの信号が出力されるため、論理積回路の出力信号は操作信号の入力有無に関わらず常にLレベルとなる。したがって、スタートレバー41が操作されて操作信号が出力されたとしても論理積回路からCPU102に対して開始信号が出力されない。

【 0 2 6 9 】

なお、第2クロック信号のデューティ比の正常範囲は、上記の一例に限らず、10～90%や40～80%などであっても良く、要するに正常動作時に許容される範囲とすれば良い。また、正常動作時の50%を中心にして対照的に設定する必要は無く、10～60%や40～90%などとしても良い。

【 0 2 7 0 】

(23) 上記実施の形態では、基礎乱数生成器150を、第2クロック信号の入力に基づいてカウンタ150aのカウント値を更新し、ラッチ信号の入力されたタイミングにおけるカウンタ150aのカウント値をラッチ回路150bにラッチする構成としたが、次のような構成としても良い。

10

【 0 2 7 1 】

ラッチ回路150bを、カウンタ150aのカウント値のビット配列を適宜入れ替えた上でラッチする構成とする。

【 0 2 7 2 】

かかる構成の一例としては、カウンタ150aのカウント値の最下位から最上位までのビット配列を逆向きにしたものをラッチ回路150bにラッチさせる構成が代表例として挙げられる。かかる構成においては、ラッチ回路150bによりラッチされる値が第2クロック信号の入力に対して不規則に変化することとなり、所定の基礎乱数を遊技者に故意に取得される不具合が生じることを回避できる。

20

【 0 2 7 3 】

また、ラッチ回路150bのラッチした値のビット配列を適宜入れ替えた上で、CPU102に対して出力する構成としても良い。かかる構成とした場合であっても、CPU102に入力される乱数が第2クロック信号に対して不規則に変化することとなり、所定の乱数を遊技者に故意に取得される不具合が生じることを回避できる。

【 0 2 7 4 】

異なる周波数のクロック信号を出力するクロック回路を複数設け、これらクロック信号に基づいてカウンタ150aのカウント値を更新させる。

【 0 2 7 5 】

この場合、いずれのクロック回路から出力されたクロック信号を用いるかを適宜選択する選択回路を設けるとともに、当該選択回路により選択されたクロック信号が監視回路152のCLK端子に入力される構成とする。かかる構成では、選択回路によるクロック信号の選択によってカウンタ150aのカウント値が一巡する周期が変化するため、所定の基礎乱数を遊技者に故意に取得される不具合が生じることを回避できる。

30

【 0 2 7 6 】

カウンタ150aに代えて第2クロック信号の入力状態が変化する毎に乱数が変化する演算器を設ける。

【 0 2 7 7 】

かかる演算器の一例としては、前回までの基礎乱数を用いて今回の基礎乱数を決定するもの、平均採中法により基礎乱数を生成するもの、素数の加算によって基礎乱数を生成するものなどが代表例として挙げられる。これら構成においても、ラッチ回路150bによりラッチされる値が第2クロック信号の入力状態の変化に基づいて複雑に変化するため、所定の基礎乱数を遊技者に故意に取得される不具合が生じることを回避できる。

40

【 0 2 7 8 】

(24) 上記実施の形態では、ハードウェア基礎乱数生成器150のクロック源として、CPU102用の第1クロック回路103とは別に乱数用の第2クロック回路151を設けたが、第1クロック回路103をクロック源として用いても良い。このとき、第1クロック回路103のクロック信号を周波数変調(分周、逡倍など)させたものを用いても良い。この場合、周波数変調を行う回路部に異常が生じるなどしてハードウェア基礎乱数生成器150に入力されるクロック信号が変動しなくなると、基礎乱数が常に一定になるという問題が発生するが、上記実施の形態と同様の効果を得ることによって、その異常を

50

発見することができる。

【0279】

(25) 上記実施の形態では、第2クロック回路151から出力される第2クロック信号の周波数を変調させることなく、前記第2クロック信号を基礎乱数生成器150と監視回路152に入力させる構成としたが、周波数変調(分周、逡倍など)させたものを入力させる構成としても良い。具体的には、周波数変調を行う変換器を第2クロック回路151に接続し、前記変換器を基礎乱数生成器150と監視回路152に接続すれば良い。

【0280】

(26) 上記実施の形態では、メダルが3枚ベットされた後に開始指令が発生したか否かを判定する構成としたが、1枚ベットされた後や2枚ベットされた後にも開始指令が発生したか否かを判定する構成としてもよいことは言うまでもない。かかる構成とした場合には、割込み待ち処理を、上記実施の形態のようにクレジット投入スイッチが操作されたか否かを判定する処理(ステップS606、図19参照)の直前で行うことにより、スロットマシンが誤動作することをより好適に回避することが可能となる。遊技者の望むベット数でゲームを開始できない機会が発生し得るからである。

【0281】

(27) 上記実施の形態では、付与される特典として、遊技状態が移行する特典と、再遊技の特典の他に、メダルを払い出す特典を備える構成としたが、かかる構成に限定されるものではなく、遊技者に何らかの特典が付与される構成であればよい。例えば、メダルを払い出す特典に代えてメダル以外の賞品を払い出す構成であってもよい。また、現実のメダル投入やメダル払出機能を有さず、遊技者の所有するメダルをクレジット管理するスロットマシンにおいては、クレジットされたメダルの増加が特典の付与に相当する。

【0282】

(28) 上記実施の形態では、リールを3つ並列して備え、有効ラインとして5ラインを有するスロットマシンについて説明したが、かかる構成に限定されるものではなく、例えばリールを5つ並列して備えたスロットマシンや、有効ラインを7ライン有するスロットマシンであってもよい。

【0283】

(29) 上記実施の形態では、いわゆるAタイプのスロットマシンについて説明したが、Bタイプ、Cタイプ、AタイプとCタイプの複合タイプ、BタイプとCタイプの複合タイプ、さらにはCTゲームを備えたタイプなど、どのようなスロットマシンにこの発明を適用してもよく、何れの場合であっても上述した実施の形態と同様の作用効果を奏することは明らかである。なお、これらの各タイプにおけるボーナス当選としては、BB当選、RB当選、SB当選、CT当選などが挙げられる。

【0284】

(30) 上記実施の形態では、スロットマシン10について具体化した例を示したが、パチンコ機に適用しても良い。また、スロットマシンとパチンコ機とを融合した形式の遊技機に適用してもよい。即ち、スロットマシンのうち、メダル投入及びメダル払出機能に代えて、パチンコ機のような球投入及び球払出機能をもたせた遊技機としてもよい。

【符号の説明】

【0285】

10...遊技機としてのスロットマシン、31...可変表示手段としてのリールユニット、32...循環表示手段を構成すると共に周回体としてのリール、41...開始操作手段又は始動操作手段としてのスタートレバー、42~44...停止操作手段としてのストップスイッチ、56...開始操作手段又は入力操作手段としての第1クレジット投入スイッチ、57...開始操作手段又は入力操作手段としての第2クレジット投入スイッチ、58...開始操作手段又は入力操作手段としての第3クレジット投入スイッチ、63...補助演出部又は補助演出手段を構成する上部ランプ、64...補助演出部又は補助演出手段を構成するスピーカ、65...補助演出部又は補助演出手段を構成する補助表示部、81...サブ制御基板としての表示制御装置、101...メイン制御基板としての主制御装置、102...抽選手段やメイン

10

20

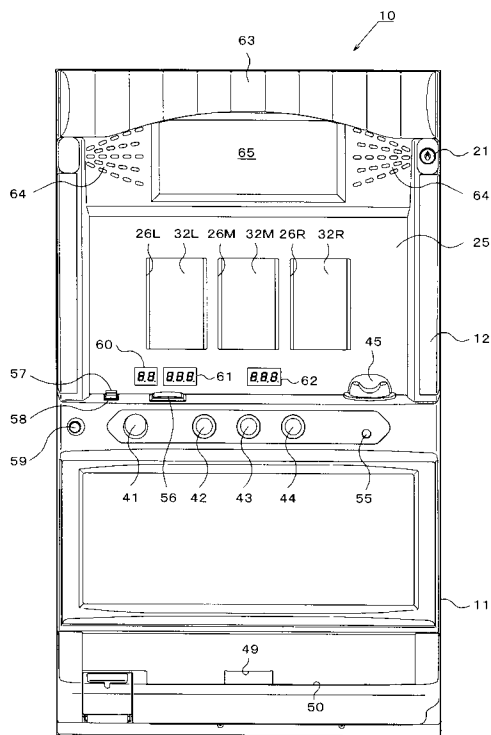
30

40

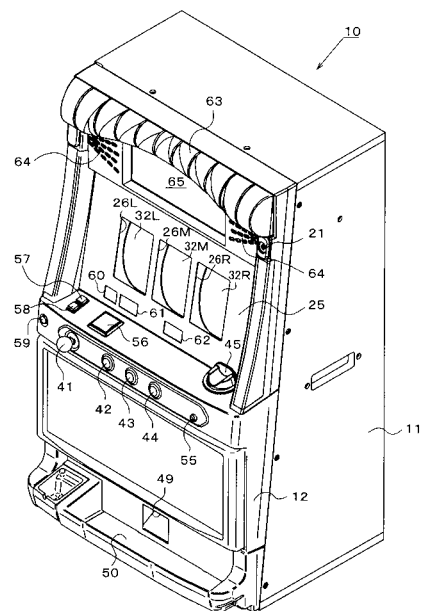
50

制御手段等の各種制御手段を構成するCPU、106...RAM、111a...第1カウンタ、111b...第2カウンタ、111c...更新カウンタ、111d...遅延カウンタ、150...乱数生成手段としての基礎乱数生成器、150a...数値情報生成手段としてのカウンタ、150b...数値情報取得手段としてのラッチ回路、151...クロック信号出力手段としての第2クロック回路、152...開始信号出力手段、取得信号出力手段及びクロック信号監視装置としての監視回路、153...波形整形回路、154...遅延手段としての反転器。

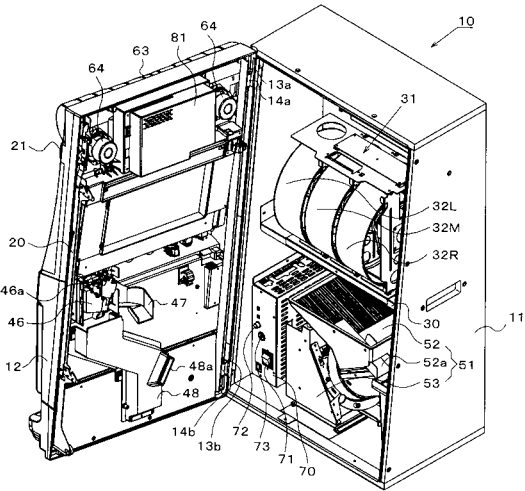
【図1】



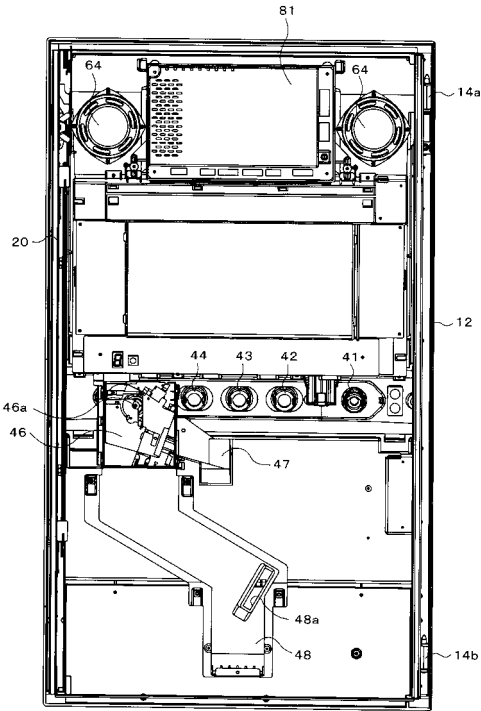
【図2】



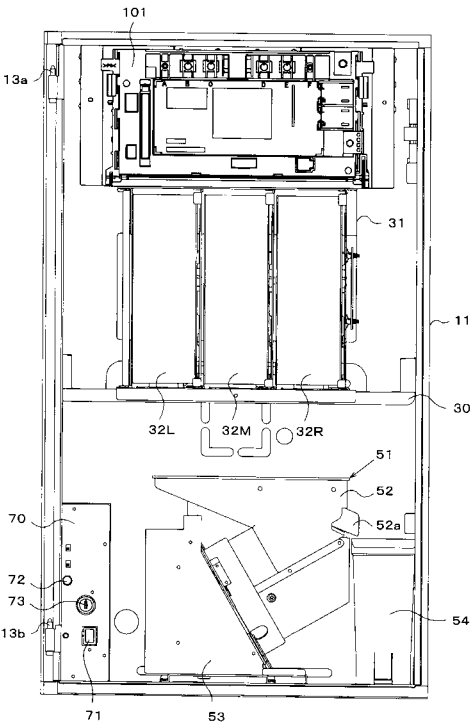
【図 3】



【図 4】



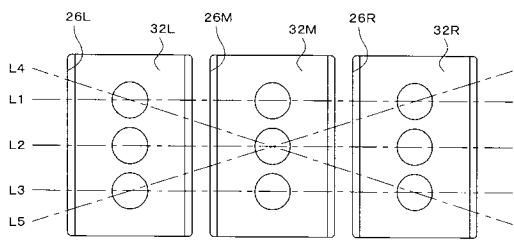
【図 5】



【図 6】

左				中				右			
20	★	20	🍌	20	🍌	20	🍌	20	🍌	20	🍌
19	🍌	19	★	19	★	19	🍌	19	🍌	19	🍌
18	🍌	18	R	18	R	18	🍌	18	🍌	18	🍌
17	🍌	17	🍌	17	🍌	17	🍌	17	🍌	17	🍌
16	R	16	🍌	16	🍌	16	R	16	R	16	R
15	🍌	15	🍌	15	🍌	15	🍌	15	🍌	15	🍌
14	🍌	14	R	14	R	14	🍌	14	🍌	14	🍌
13	🍌	13	🍌	13	🍌	13	🍌	13	🍌	13	🍌
12	R	12	🍌	12	🍌	12	🍌	12	🍌	12	🍌
11	🍌	11	🍌	11	🍌	11	🍌	11	🍌	11	🍌
10	🍌	10	R	10	R	10	🍌	10	🍌	10	🍌
9	🍌	9	🍌	9	🍌	9	🍌	9	🍌	9	🍌
8	🍌	8	★	8	★	8	🍌	8	🍌	8	🍌
7	R	7	🍌	7	🍌	7	🍌	7	🍌	7	🍌
6	★	6	R	6	R	6	🍌	6	🍌	6	🍌
5	🍌	5	🍌	5	🍌	5	🍌	5	🍌	5	🍌
4	R	4	🍌	4	🍌	4	🍌	4	🍌	4	🍌
3	🍌	3	🍌	3	🍌	3	🍌	3	🍌	3	🍌
2	🍌	2	🍌	2	🍌	2	🍌	2	🍌	2	🍌
1	🍌	1	R	1	R	1	🍌	1	🍌	1	🍌
0	R	0	🍌	0	🍌	0	🍌	0	🍌	0	🍌

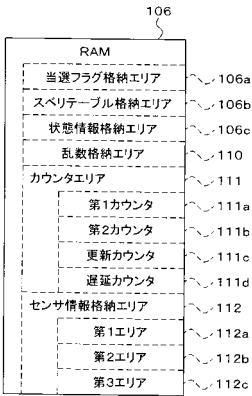
【図 7】



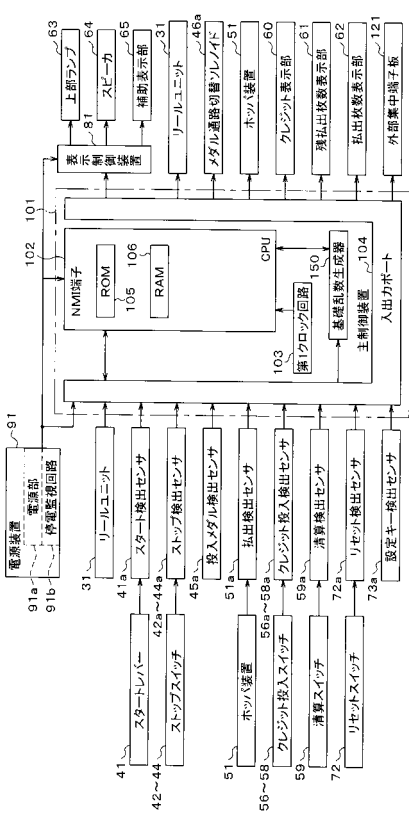
【図 8】

入賞態様	停止図柄			特典	
	左リール	中リール	右リール	メダル払出数	状態移行
ベル				8	—
スイカ				6	—
1枚役				1	—
チェリー		—	—	4	—
BB				0	BB状態
再遊技				—	—

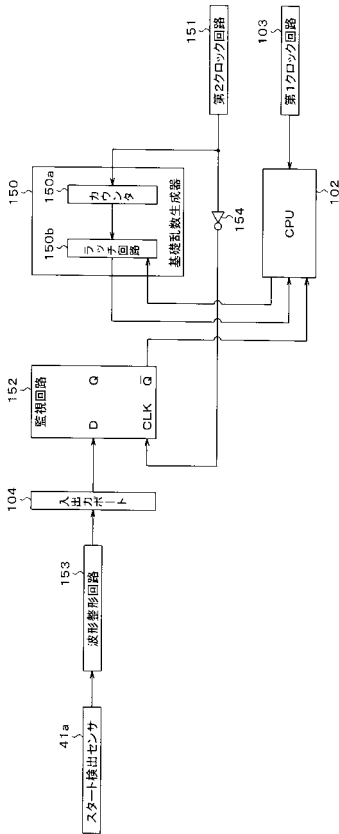
【図 10】



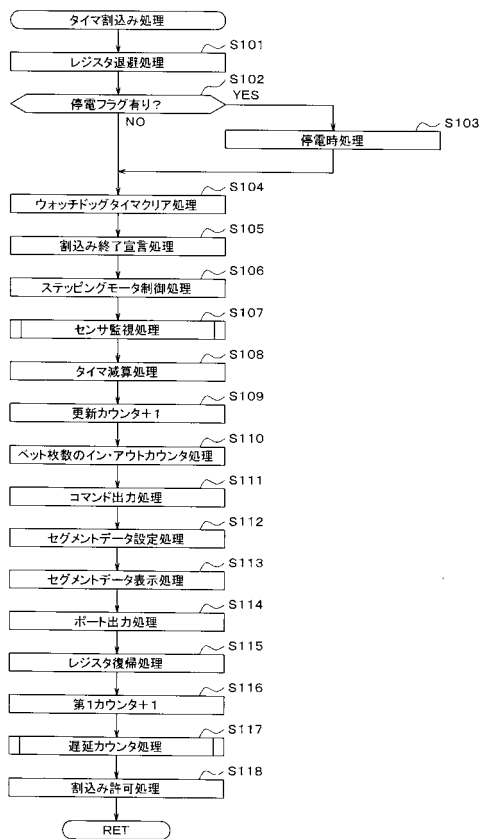
【図 9】



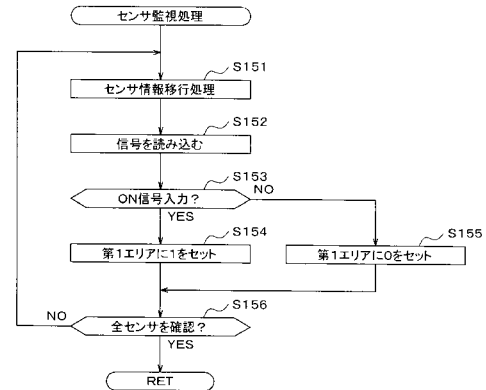
【図 11】



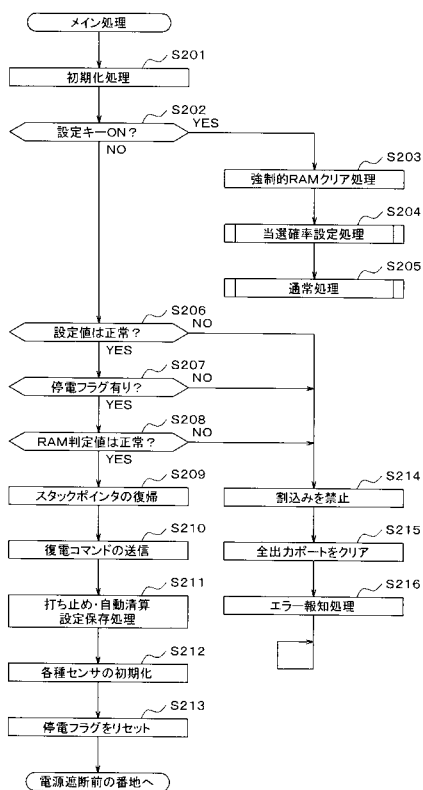
【図 1 2】



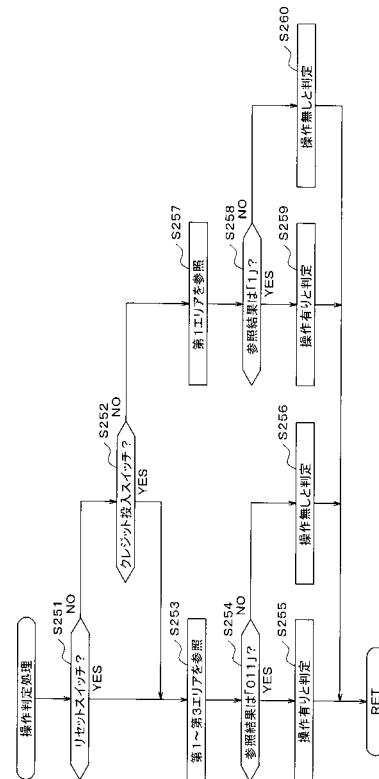
【図 1 3】



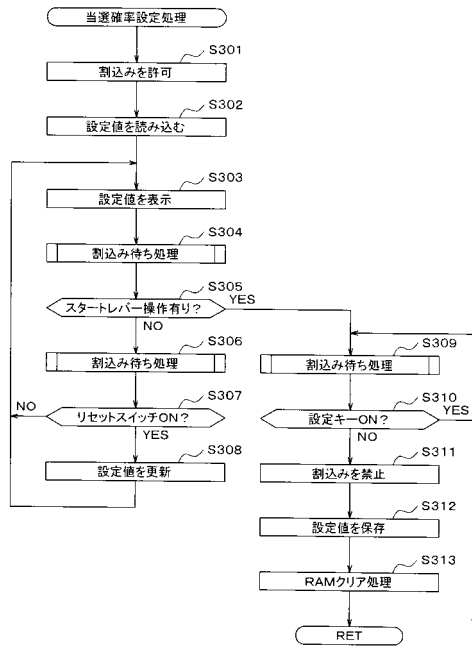
【図 1 4】



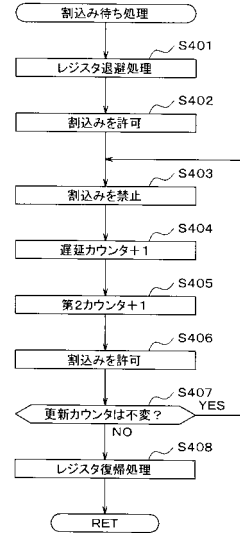
【図 1 5】



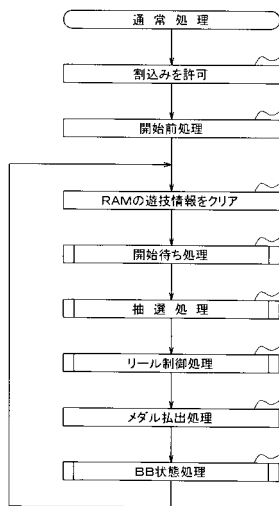
【図 16】



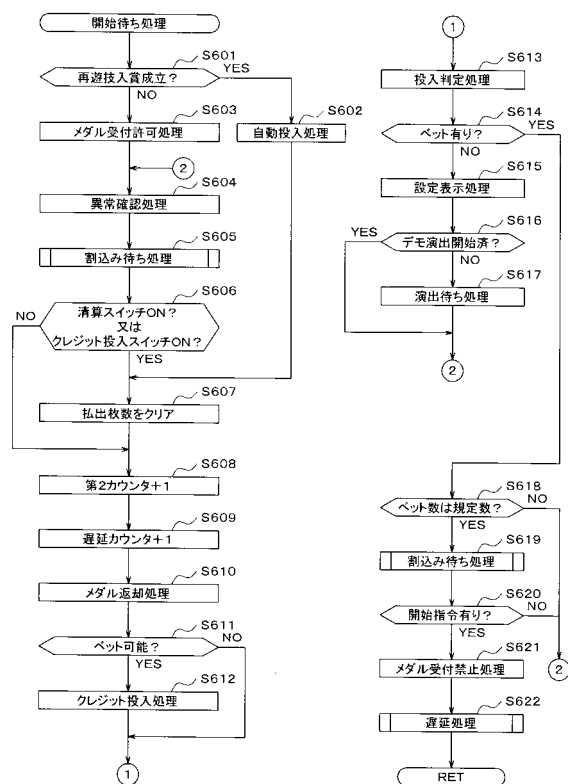
【図 17】



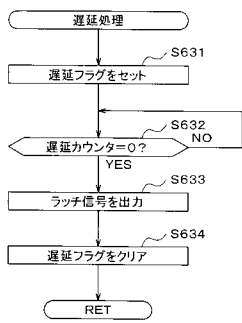
【図 18】



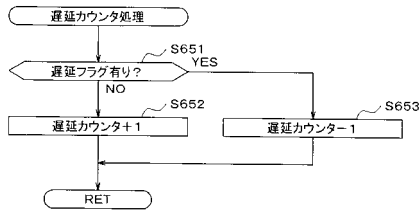
【図 19】



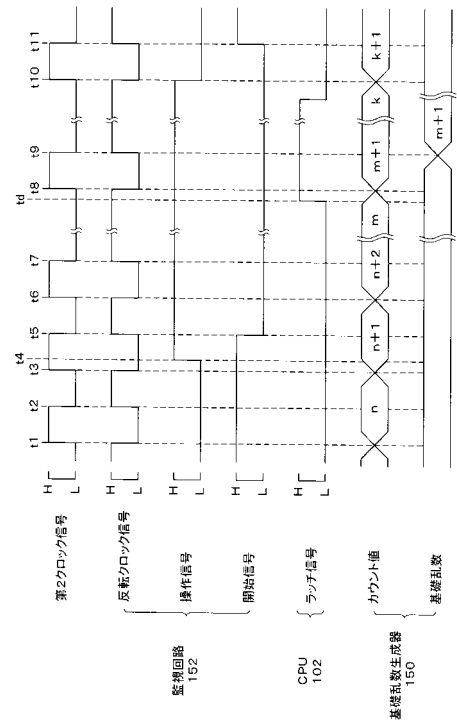
【図 2 0】



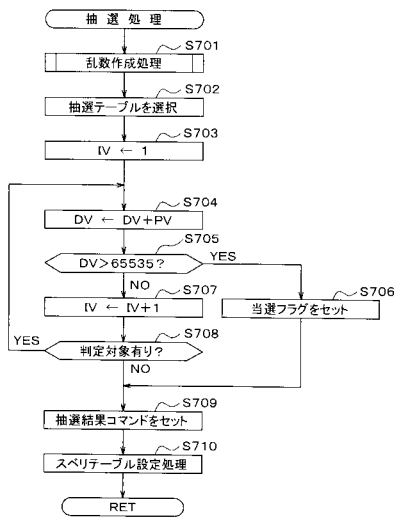
【図 2 1】



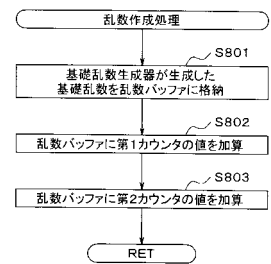
【図 2 2】



【図 2 3】



【図 2 4】



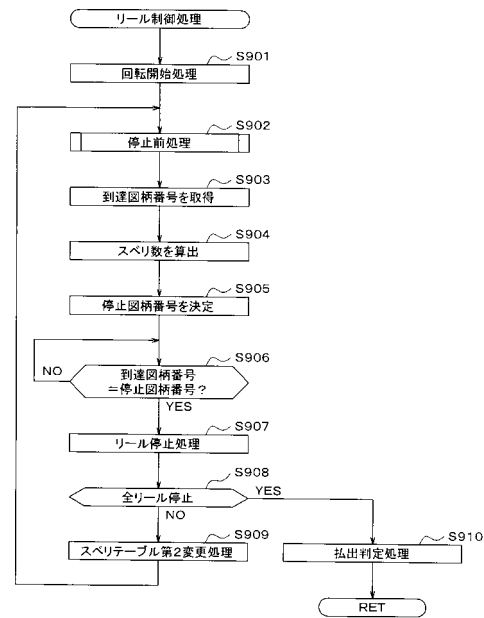
【図 2 5】

IV	当選役	PV
1	再遊技	8976
2	ベル	6029
3	スイカ	512
4	チェリー	897
5	1枚役	512
6	BB	327

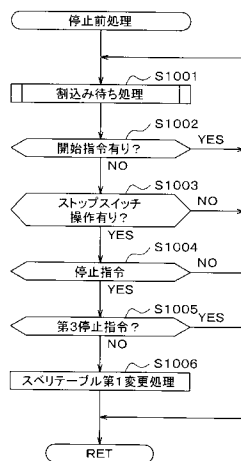
【図 26】

	左滑り数	中滑り数	右滑り数
20	★ 1	0 1	0 0
19	0 2	★ 2	0 1
18	0 3	R 3	7 2
17	0 4	0 0	0 3
16	R 0	0 1	R 4
15	7 1	0 2	7 0
14	0 0	R 3	0 1
13	0 1	0 0	R 2
12	R 0	7 1	7 0
11	0 1	0 2	0 1
10	0 2	R 3	0 2
9	0 3	0 0	R 3
8	0 4	★ 1	0 0
7	R 0	0 2	7 1
6	★ 1	R 3	0 2
5	0 0	0 0	R 3
4	R 0	0 1	7 0
3	7 1	7 2	0 1
2	0 0	0 3	7 2
1	0 1	R 4	0 3
0	R 0	0 0	R 4

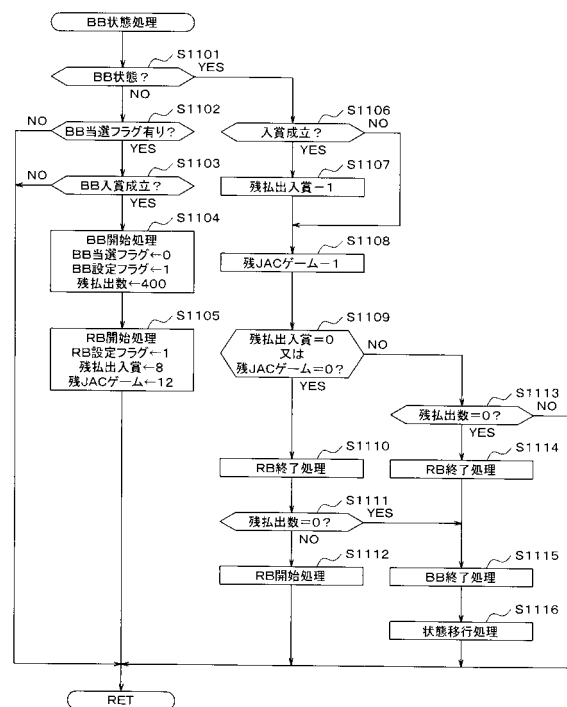
【図 27】



【図 28】



【図 29】



フロントページの続き

(72)発明者 浜島 泰治

愛知県名古屋市千種区春岡通7丁目4番地 株式会社ジェイ・ティ内

Fターム(参考) 2C182 CB01 CB03 DB03 DB07 DB16