



ÚŘAD PRO VYNÁLEZY
A OBJEVY

POPIS VYNÁLEZU

K AUTORSKÉMU OSVĚDČENÍ

202 707

(11) (B1)

(61)

(23) Výstavní priorita
(22) Přihlášeno 30 12 77
(21) PV 9101-77

(51) Int. Cl.³ G 06 F 7/06

(40) Zveřejněno 30 05 80
(45) Vydáno 01 01 84

(75)
Autor vynálezu

BLOCH MARTIN ing., PRAHA
SVOBODA MARTIN ing., PRAHA

(54)

Způsob ovládání pracovního kroku samočinného počítače

1

Vynález se týká způsobu ovládání pracovního kroku samočinného počítače pomocí assembleru a redaktoru, a to zejména s ohledem na běžné provozní podmínky výpočetního střediska. Pojem "pracovní krok" odpovídá anglickému technickému termínu "job-step".

Dosud známé způsoby ovládání pracovního kroku založené na využití assembleru a redaktoru se vyznačují tím, že assembler a redaktor pracují v různých krocích. Nevýhodou těchto způsobů je nedostatečně pružné a pohodlné ovládání následných ovládaných pracovních kroků. Assembler i redaktor jsou známé technické prostředky, které pracují známými způsoby. Assembler transformuje vstupní znakový řetězec na objektivní znakový řetězec. Redaktor transformuje objektivní znakový řetězec na zaváděcí znakový řetězec. Pojmy "objektivní" a "zaváděcí" jsou známé technické termíny, které odpovídají anglickým "object" a "load". Technický termín "znakový řetězec" označuje řadu znaků. Znakem se rozumí skupina, spravidla osmi elektromagnetických kvantových domén.

Výše uvedené nedostatky se odstraní postupem dle vynálezu, jehož podstata spočívá v tom, že se v jediném pracovním kroku vstupní znakový řetězec nejprve zpracuje assemblerem, pak redaktorem, a takto transformovaný znakový řetězec se ještě v téže pracovním kroku svede do operační paměti samočinného počítače.

Postupem dle vynálezu se na začátku ovládaného pracovního kroku vstupní znakový

202 707

řetězec transformuje na saváděcí znakový řetězec odpovídající žádoucímu nastavení operační paměti, čímž se podstatně zvýší pružnost a pohodlnost ovládání zbytku tohoto pracovního kroku.

Postup dle vynálezu je snadno realizovatelný na samočinných počítačích třetí a vyšší generace vybavených vnějšími pamětmi s přímým přístupem. Zvláště výhodné je realizovat uvedený postup pomocí assembleru a redaktoru, které využívají virtuální pamět samočinného počítače. Další možnost využití vynálezu plyne z toho, že jak assembler, tak redaktor, může být zcela realizován rozsáhle integrovanými elektronickými obvody, což by ještě více zefektivnilo výše uvedený postup.

P Ř E D M Ě T V Y N Á L E Z U

Způsob ovládání pracovního kroku samočinného počítače, vyznačený tím, že v jediném pracovním kroku se vstupní znakový řetězec nejprve zpracuje assemblerem, potom redaktorem, a takto transformovaný řetězec se ještě v téže pracovním kroku zavede do operační paměti samočinného počítače.