

【公報種別】特許法第 17 条の 2 の規定による補正の掲載  
 【部門区分】第 6 部門第 3 区分  
 【発行日】平成 18 年 11 月 24 日 (2006.11.24)

【公開番号】特開 2004-213657 (P2004-213657A)  
 【公開日】平成 16 年 7 月 29 日 (2004.7.29)  
 【年通号数】公開・登録公報 2004-029  
 【出願番号】特願 2003-430798 (P2003-430798)  
 【国際特許分類】

**G 0 6 F 12/06 (2006.01)**

【F I】

G 0 6 F 12/06 5 2 5 C

G 0 6 F 12/06 5 1 5 P

【手続補正書】

【提出日】平成 18 年 10 月 11 日 (2006.10.11)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

データをある位置から別の位置に移行する方法であって、

特定のメモリアクセス装置の制御下で、第 1 のメモリ位置からデータが移行される新しいメモリ位置を設定するステップと、

前記特定のアクセス装置が、前記第 1 のメモリ位置にあるデータのある部分について、該データのある部分が前記特定のアクセス装置以外の装置によってアクセスされるのを防ぐように制御するステップと、

前記特定のアクセス装置の制御下で、前記データのある部分の最新のバージョンを前記第 1 のメモリ位置から取得するステップと、

前記取得されたデータのある部分を前記新しいメモリ位置に転送するステップと、

前記取得されたデータのある部分が前記新しいメモリ位置に転送されるとき、前記データのある部分に前記第 1 のメモリ位置からなくなっているというマークを付け、それにより、特定のアクセス装置から前記第 1 のメモリ位置の前記データのある部分へアクセスする試行は、該アクセス装置へ戻されて前記新たなメモリ位置へあて先変更され、前記転送されたデータが到着する前に前記あて先変更されたアクセスが前記新たなメモリ位置に到達する場合、前記転送されたデータが前記新たなメモリ位置に書き込まれるまで、前記あて先変更されたアクセスが防がれるように動作させるステップと、を含む方法。

【請求項 2】

データをある位置から別の位置に移行するシステムであって、

アクセス装置によってアクセス可能なデータを保持したメモリ位置の第 1 のセットと、

前記アクセス装置によってアクセス可能なデータの保持に使用可能なメモリ位置の第 2 のセットと、

前記第 1 のメモリ位置および前記第 2 のメモリ位置の両方のうちの選択された位置へアクセスし、他の装置による前記選択されたメモリ位置へのアクセスを防ぐ手段と、

前記メモリ位置の第 1 のセット内の選択された位置から前記メモリ位置の第 2 のセット内の選択された位置にデータを移動する転送経路と、

前記データが前記第 2 のメモリ位置のセットに移動したときに前記アクセスを防ぐこと

を解除するように動作する手段と、  
を有するシステム。

【請求項 3】

コンピュータを制御するオペレーティングシステムと、  
データが格納される位置をもつメモリと、

前記メモリ内の位置からデータを取得するアクセスシステムであって、該アクセスの手  
法は、データストレージマップに従って前記オペレーティングシステムにより部分的に制  
御される、アクセスシステムと、

データが移行される前記メモリ内の位置を選択するシステムであって、移行元の位置と  
移行先の位置との間で前記データが移行中の間、該移行元の位置および該移行先の位置の  
両方へのアクセスを防ぐように動作可能なシステムと、を有し、

前記システムは、さらに、前記データが移行された後、アクセスシステムに、前記デー  
タの移行元の位置へアクセスすること許可し、前記オペレーティングシステムおよび前記  
メモリの制御の下で、前記データの移行先の位置へあて先変更することを許可するよう動  
作可能であり、

前記システムは、さらに、移行すべきすべてのデータが移行された後、前記オペレー  
ティングシステムに、新たなデータアクセス命令が前記データの以前の位置ではなく、前記  
データが移行されたメモリ位置にあて先を指定するように変更させるよう動作可能である

、  
コンピュータ。

【請求項 4】

データのある位置から別の位置に移行する方法であって、

特定のメモリアクセス装置の制御下で、第 1 のメモリ位置からデータが移行される新し  
いメモリ位置を設定するステップと、

前記特定のアクセス装置の制御下で、前記第 1 のメモリ位置にあるデータのある部分  
を選択するステップと、

前記特定のアクセス装置の制御下で、前記データのある部分の最新のバージョンを前記  
第 1 のメモリ位置から取得し、無関係なアクセス装置による後続のアクセスを該無関係な  
アクセス装置に戻させ前記新たなメモリ位置にあて先変更させる、ステップと、

前記特定のアクセス装置の制御下で、前記取得されたデータのある部分を前記新しいメ  
モリ位置に転送するステップと、

前記新たなメモリ位置が前記転送されたデータを受け取る前に前記あて先変更されたア  
クセスを受け取る場合、前記転送されたデータが前記新たなメモリ位置に書き込まれるま  
で、前記あて先変更されたアクセスが防がれる、ステップと、  
を含む方法。