

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成21年4月30日(2009.4.30)

【公開番号】特開2006-309182(P2006-309182A)

【公開日】平成18年11月9日(2006.11.9)

【年通号数】公開・登録公報2006-044

【出願番号】特願2006-80563(P2006-80563)

【国際特許分類】

G 0 9 F 9/30 (2006.01)

G 0 9 G 3/20 (2006.01)

G 0 9 G 3/36 (2006.01)

H 0 5 B 33/12 (2006.01)

H 0 1 L 51/50 (2006.01)

H 0 5 B 33/26 (2006.01)

G 0 2 F 1/1368 (2006.01)

【 F I 】

G 0 9 F 9/30 3 9 0 C

G 0 9 G 3/20 6 4 2 K

G 0 9 G 3/20 6 8 0 H

G 0 9 G 3/20 6 2 4 B

G 0 9 G 3/20 6 2 1 K

G 0 9 G 3/20 6 1 1 J

G 0 9 G 3/36

H 0 5 B 33/12 B

H 0 5 B 33/14 A

H 0 5 B 33/26 Z

G 0 2 F 1/1368

G 0 9 G 3/20 6 4 1 E

G 0 9 G 3/20 6 5 0 C

G 0 9 G 3/20 6 1 1 A

G 0 9 G 3/20 6 3 1 B

【手続補正書】

【提出日】平成21年3月13日(2009.3.13)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

基板上にデルタ配列された複数の画素有し、  
 前記画素の各々は、画素電極と、画素電極の電位を制御する回路とを有し、  
 前記画素電極の電位を制御する回路の各々は、スタティックメモリを有し、  
 前記画素電極の形状が八角形であることを特徴とする表示装置。

【請求項 2】

基板上にデルタ配列された複数の画素有し、  
 前記画素の各々は、画素電極を備えた発光素子と、画素電極の電位を制御する回路とを有し、

前記画素電極の電位を制御する回路の各々は、スタティックメモリを有し、  
前記画素電極の形状が八角形であることを特徴とする表示装置。

【請求項 3】

請求項 1 又は請求項 2 において、

前記画素電極の電位を制御する回路が、隣り合う画素電極間に設けられていることを特徴とする表示装置。

【請求項 4】

請求項 1 乃至請求項 3 のいずれか一項において、

前記画素電極の電位を制御する回路に信号または電力を供給する配線として、前記画素電極に沿った配線を有することを特徴とする表示装置。

【請求項 5】

請求項 1 乃至請求項 4 のいずれか一項において、

前記画素電極の角部の少なくとも一つは、丸みを帯びていることを特徴とする表示装置。

【請求項 6】

請求項 1 乃至請求項 5 のいずれか一項に記載の表示装置を用いた電子機器。

【請求項 7】

請求項 6 において、

前記電子機器は、コンピュータ、カメラ、携帯情報端末装置、画像再生装置、時計、携帯電話機のいずれかであることを特徴とする電子機器。