

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成18年7月20日(2006.7.20)

【公開番号】特開2000-76133(P2000-76133A)

【公開日】平成12年3月14日(2000.3.14)

【出願番号】特願平11-158533

【国際特許分類】

**G 06 F 12/14 (2006.01)**

**G 11 C 16/02 (2006.01)**

【F I】

G 06 F 12/14 3 1 0 D

G 11 C 17/00 6 1 1 Z

【手続補正書】

【提出日】平成18年6月5日(2006.6.5)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】 プログラムメモリと、

複数のプログラムの少なくとも2つのクラスの間の前記プログラムメモリの部分のためのアクセス特権を指示するセキュリティ・レジスタと、

前記プログラムメモリの第1の部分から複数のプログラムの第1のクラスを実行し、前記プログラムメモリの少なくとも1つの他の部分から複数のプログラムの少なくとも1つの他のクラスを実行するために接続されたプログラマブル・プロセッサとを含み、

前記プログラマブル・プロセッサ論理は、前記セキュリティ論理の制御下においてのみ、かつ前記セキュリティ論理がデータ・ポインタとアドレス・ポインタとの間の両立可能な所有権を指示するときにのみ、前記メモリにアクセスできる、

集積回路。