【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第６部門第３区分
【発行日】平成17年9月2日(2005.9.2)

【公開番号】特開2000-3267(P2000-3267A)
【公開日】平成12年1月7日(2000.1.7)
【出願番号】特願平10-167418
【国際特許分類第７版】
　Ｇ０６Ｆ　7/52
　Ｇ０６Ｆ　7/62
【ＦＩ】
　Ｇ０６Ｆ　7/52　３１０Ａ
　Ｇ０６Ｆ　7/62　C

【手続補正書】
【提出日】平成17年3月8日(2005.3.8)
【手続補正１】
【補正対象書類名】明細書
【補正対象項目名】請求項２
【補正方法】変更
【補正の内容】
【請求項２】
　前記ビットデータB_0，B_1，．．，B_i，．．，B_{n-2}，B_{n-1}を反転したビットデータB_0^-，B_1^-，．．，B_i^-，．．，B_{n-2}^-，B_{n-1}^-を求める反転値生成手段をさらに有し、
　前記加算手段は、
　ｎ＋１，．．，（ｎ＋ｉ），．．，（２ｎ－１）ビット目に、前記反転値生成手段で求めた前記ビットデータB_1^-，．．，B_i^-，．．，B_{n-1}^-をそれぞれ加算し、
　ｎビット目に、前記ビットデータB_0^-と、論理値「１」とを加算する
　請求項１に記載の演算処理装置。
【手続補正２】
【補正対象書類名】明細書
【補正対象項目名】請求項７
【補正方法】変更
【補正の内容】
【請求項７】
　前記ビットデータB_0，B_1，．．，B_i，．．，B_{n-2}，B_{n-1}を反転したビットデータB_0^-，B_1^-，．．，B_i^-，．．，B_{n-2}^-，B_{n-1}^-を求め、
　ｎ＋１，．．，（ｎ＋ｉ），．．，（２ｎ－１）ビット目に、前記ビットデータB_1^-，．．，B_i^-，．．，B_{n-1}^-をそれぞれ加算し、
　ｎビット目に、前記ビットデータB_0^-と、論理値「１」とを加算する
　請求項６に記載の演算処理方法。