

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第5317956号
(P5317956)

(45) 発行日 平成25年10月16日(2013.10.16)

(24) 登録日 平成25年7月19日(2013.7.19)

(51) Int.Cl. F I
H O 1 L 21/205 (2006.01) H O 1 L 21/205
C 2 3 C 16/24 (2006.01) C 2 3 C 16/24

請求項の数 15 (全 12 頁)

(21) 出願番号	特願2009-504308 (P2009-504308)	(73) 特許権者	390040660
(86) (22) 出願日	平成19年4月6日(2007.4.6)		アプライド マテリアルズ インコーポレ イテッド
(65) 公表番号	特表2009-533844 (P2009-533844A)		APPLIED MATERIALS, I NCORPORATED
(43) 公表日	平成21年9月17日(2009.9.17)		アメリカ合衆国 カリフォルニア州 95 054 サンタ クララ パウアーズ ア ベニュー 3050
(86) 国際出願番号	PCT/US2007/008549		
(87) 国際公開番号	W02007/117583	(74) 代理人	100109726
(87) 国際公開日	平成19年10月18日(2007.10.18)		弁理士 園田 吉隆
審査請求日	平成22年3月18日(2010.3.18)	(74) 代理人	100101199
(31) 優先権主張番号	60/790,066		弁理士 小林 義教
(32) 優先日	平成18年4月7日(2006.4.7)		
(33) 優先権主張国	米国 (US)		

最終頁に続く

(54) 【発明の名称】 エピタキシャル膜を形成する方法、及び、エピタキシャル膜の形成に使用するためのクラスター
ツール

(57) 【特許請求の範囲】

【請求項 1】

シリコンエピタキシャル膜を形成する方法において、

シリコンエピタキシャル膜を形成する前に、水素ガスを使用して第1の処理チャンバー
内で基板を前クリーニングすることと、

上記第1の処理チャンバーから真空下で移送チャンバーを通して第2の処理チャンバー
へ基板を移送することと、

原料ガスを供給し、上記水素ガスを使用せずに、エッチングガスとしてC l₂を使用し
て、上記第2の処理チャンバー内で基板上にシリコンエピタキシャル層を形成することと

、

真空を維持しながら上記移送チャンバーを通して上記第2の処理チャンバーから第3の
処理チャンバーへ基板を移送することと、

原料ガスを供給し、上記水素ガスを使用せずに、エッチングガスとして上記C l₂を使
用して、上記第3の処理チャンバー内で基板上にシリコンエピタキシャル層を形成するこ
とと、

を備えた方法。

【請求項 2】

シリコンエピタキシャル膜の形成に使用するためのクラスターツールにおいて、

各チャンバー内のプロセスを制御するコントローラと、

シリコンエピタキシャル膜を形成する前に水素ガスを使用して基板をクリーニングする

ように上記コントローラにより制御される第 1 の処理チャンバーと、

原料ガスを供給し、上記水素ガスを使用せずに、エッチングガスとして Cl_2 を使用して、基板上にシリコンエピタキシャル層を形成するよう上記コントローラにより制御される第 2 の処理チャンバーと、

上記第 1 及び第 2 の処理チャンバーに結合され、クラスターツール全体に真空を維持しながら上記第 1 の処理チャンバーと第 2 の処理チャンバーとの間で基板を移送するように上記コントローラにより制御される移送チャンバーと、

上記移送チャンバーに結合され、且つ、原料ガスを供給し、上記水素ガスを使用せずに、エッチングガスとして上記 Cl_2 を使用して、基板上にシリコンエピタキシャル層を形成するよう上記コントローラにより制御される第 3 の処理チャンバーと、
を備えたクラスターツール。

10

【請求項 3】

上記第 2 の処理チャンバー内で上記 Cl_2 を活性化するように適応される紫外線装置を更に備えた、請求項 2 に記載のクラスターツール。

【請求項 4】

上記第 1 の処理チャンバーは、前クリーニングチャンバーである、請求項 2 に記載のクラスターツール。

【請求項 5】

上記移送チャンバーに結合されるロードロックを更に備えた、請求項 2 に記載のクラスターツール。

20

【請求項 6】

上記移送チャンバーは、基板ハンドラーを備えた、請求項 2 に記載のクラスターツール。

【請求項 7】

上記第 3 の処理チャンバー内で上記 Cl_2 を活性化するように適応される紫外線装置を更に備えた、請求項 2 に記載のクラスターツール。

【請求項 8】

上記原料ガスは、シラン又はジシランを含む、請求項 2 に記載のクラスターツール。

【請求項 9】

上記第 2 の処理チャンバーは、キャリアガスとして、窒素、ヘリウム、又は、アルゴンを受け取るように構成された、請求項 2 に記載のクラスターツール。

30

【請求項 10】

上記第 2 の処理チャンバーは、ドーパ剤源として、ゲルマニウム源又は炭素源を受け取るように構成された、請求項 2 に記載のクラスターツール。

【請求項 11】

上記第 1、第 2、第 3、及び、移送チャンバーのそれぞれの内部での処理を、コントローラで制御することを更に備えた、請求項 1 に記載の方法。

【請求項 12】

上記原料ガスを供給することは、上記原料ガスとして、シラン又はジシランを供給することを備えた、請求項 1 に記載の方法。

40

【請求項 13】

紫外線装置で、上記第 2 の処理チャンバー内の Cl_2 を活性化することを更に備えた、請求項 1 に記載の方法。

【請求項 14】

上記第 2 の処理チャンバー内で基板上にシリコンエピタキシャル層を形成することは、キャリアガスとして、窒素、ヘリウム、又は、アルゴンを使用することを更に備えた、請求項 1 に記載の方法。

【請求項 15】

上記第 2 の処理チャンバー内で基板上にシリコンエピタキシャル層を形成することは、ドーパ剤源として、ゲルマニウム源又は炭素源を使用することを更に備えた、請求項 1 に

50

記載の方法。

【発明の詳細な説明】

【関連出願の相互参照】

【0001】

本願は、2006年4月7日に出願された“Cluster Tool For Epitaxial Film Formation”と題する米国仮特許出願第60/790,066号(管理番号10318/L)に基づく優先権を主張している。本願は、2005年1月28日に出願された米国特許出願第11/047,323号(管理番号9793)、2005年1月28日に出願された米国特許出願第11/047,323号(管理番号9793)、及び2004年12月1日に出願された米国特許出願第11/001,774号(管理番号9618)の一部継続出願でありそれに基づく優先権を主張している、2005年9月14日に出願された米国特許出願第11/227,974号(管理番号9618/P1)にも関連している。これら各出願は、ここにそのまま援用される。

10

【発明の分野】

【0002】

本発明は、一般的に、半導体デバイスの製造に関し、より特定すると、エピタキシャル膜形成中に使用するためのクラスターツールに関する。

【背景】

【0003】

従来の選択的エピタキシープロセスは、堆積反応及びエッチング反応を含む。これらの堆積及びエッチング反応は、エピタキシャル層及び多結晶層に対して相対的に異なる反応速度で同時に起こる。堆積プロセス中に、エピタキシャル層は、単結晶表面に形成され、一方、多結晶層は、既存の多結晶層及び/又はアモルファス層の如き少なくとも第2の層上に堆積される。しかしながら、その堆積された多結晶層は、一般的に、エピタキシャル層よりも速い速度でエッチングされる。従って、エッチングガスの濃度を変えることによって、正味の選択的プロセスとして、エピタキシー物質の堆積は生じるが、多結晶物質の堆積は制限されるか全く生じない。例えば、選択的エピタキシープロセスでは、単結晶シリコン表面上にシリコン含有物質のエピ層を形成するが、そのスペーサー上には堆積物が残されないことがある。

20

【0004】

選択的エピタキシープロセスは、一般的に、幾つかの欠点を有している。このようなエピタキシープロセス中に選択性を維持するために、先駆体の化学的濃度並びに反応温度を、その堆積プロセスを通して調節及び調整しなければならない。十分なシリコン先駆体を与えられない場合には、そのエッチング反応が優勢となり、プロセス全体が遅くなってしまうことがある。又、基板特徴部が有害なオーバエッチングを受けてしまうこともある。十分なエッチング先駆体を与えられない場合には、堆積反応が優勢となり、基板表面にわたり単結晶及び多結晶物質を形成するための選択性が減ぜられてしまうことがある。又、従来の選択的エピタキシープロセスは、通常、約800、1000又はそれ以上の高い反応温度を必要とする。このような高い温度は、熱履歴の観点から、又、基板表面に対する窒化反応をおそらく制御できないことから、製造プロセス中には望ましくない。

30

40

【0005】

従来の選択的エピタキシープロセスに代わるものとして、前述で援用した、2004年12月1日に出願された米国特許出願第11/001,774号(管理番号9618)明細書には、望ましい厚さのエピタキシャル層が形成されるまで、堆積プロセス及びエッチングプロセスのサイクルを繰り返すことを含む交互ガス供給(AGS)プロセスについて記載されている。AGS処理は、堆積ステップとエッチングステップを別々に使用するものである。エッチングステップ中には、堆積先駆体濃度を維持する必要がなく、又、堆積ステップ中には、エッチング先駆体濃度を維持する必要がない。ある場合には、より低い反応温度を使用してもよい。

【0006】

50

選択的エピタキシープロセス及びA G Sプロセスの両者に対して、そのようなプロセスを効率的に実施するための装置が要望され続けている。

【発明の概要】

【0007】

本発明の幾つかの態様において、エピタキシャル膜形成の前に第1ガスを使用して第1の処理チャンバ内で基板を前洗浄するステップと、第1の処理チャンバから真空下で移送チャンバを通して第2の処理チャンバへ基板を移送するステップと、第1ガスを使用せずに第2の処理チャンバ内で基板上にエピタキシャル層を形成するステップとを備えたエピタキシャル膜形成のための第1の方法が提供される。

【0008】

本発明の更に別の態様において、エピタキシャル膜形成の前に水素ガスを使用して第1の処理チャンバ内で基板を前洗浄するステップと、第1の処理チャンバから真空下で移送チャンバを通して第2の処理チャンバへ基板を移送するステップと、水素以外のキャリアガスを使用して第2の処理チャンバ内で基板上にエピタキシャル層を形成するステップとを備えたエピタキシャル膜形成のための第2の方法が提供される。

【0009】

本発明の更に別の態様において、エピタキシャル膜形成の前に Cl_2 を使用して第1の処理チャンバ内で基板を前洗浄するステップと、第1の処理チャンバから真空下で移送チャンバを通して第2の処理チャンバへ基板を移送するステップと、水素キャリアガスを使用して第2の処理チャンバ内で基板上にエピタキシャル層を形成するステップとを備えたエピタキシャル膜形成のための第3の方法が提供される。

【0010】

本発明の幾つかの他の態様において、エピタキシャル膜形成に使用するための第1のクラスターツールが提供される。この第1のクラスターツールは、エピタキシャル膜形成の前に第1ガスを使用して基板を洗浄するように適応される第1の処理チャンバと、第1ガスを使用せずに基板上にエピタキシャル層を形成するよう適応される第2の処理チャンバと、それら第1の処理チャンバ及び第2の処理チャンバに結合され、クラスターツール全体に真空を維持しながら第1の処理チャンバと第2の処理チャンバとの間で基板を移送するように適応される移送チャンバと、を備えている。

【0011】

本発明の他の態様において、エピタキシャル膜形成に使用するための第2のクラスターツールが提供される。この第2のクラスターツールは、エピタキシャル膜形成の前に水素を使用して基板を洗浄するように適応される第1の処理チャンバと、水素以外のキャリアガスを使用して基板上にエピタキシャル層を形成するよう適応される第2の処理チャンバと、それら第1の処理チャンバ及び第2の処理チャンバに結合され、クラスターツール全体に真空を維持しながら第1の処理チャンバと第2の処理チャンバとの間で基板を移送するように適応される移送チャンバと、を備えている。

【0012】

本発明の更に別の態様において、エピタキシャル膜形成に使用するための第3のクラスターツールが提供される。この第3のクラスターツールは、エピタキシャル膜形成の前に Cl_2 を使用して基板を洗浄するように適応される第1の処理チャンバと、水素キャリアガスを使用して基板上にエピタキシャル層を形成するよう適応される第2の処理チャンバと、それら第1の処理チャンバ及び第2の処理チャンバに結合され、クラスターツール全体に真空を維持しながら第1の処理チャンバと第2の処理チャンバとの間で基板を移送するように適応される移送チャンバと、を備えている。

【0013】

本発明の他の特徴及び態様は、以下の詳細な説明、特許請求の範囲、及び添付図面から充分に明らかとなる。

【詳細な説明】

【0014】

シリコンエピタキシャル膜へ炭素を導入すると、金属酸化物半導体電界効果トランジスタ(MOSFET)のチャンネルの電気的特性を改善するといった有益な電気的特性を生じさせることができる。しかしながら、このような有益な電気的特性は、一般に、炭素がシリコン格子内に介在的ではなく置換的に合体されるときに達成される。

【0015】

約600 以下の基板処理温度では、ほとんどの炭素原子は、エピタキシャル形成プロセス中にシリコン格子に置換的に合体される。約700 以上の高い基板温度では、著しい介在的炭素合体が生じ得る。このため、約700 より低い基板温度を使用するのが望ましく、又、炭素含有シリコンエピタキシャル膜を形成するときには、約600 より低い基板温度を使用するのが更に好ましい。

10

【0016】

従来のシリコンエピタキシャル膜形成プロセスは、 H_2 、 HCl 、及びジクロロシランのようなシリコン源を使用して、(例えば、 HCl 及び/又はシリコン源を解離するために)約700 より高い基板温度で遂行される。エピタキシャル膜形成温度を下げるための1つの解決策は、 HCl に代わって Cl_2 を使用することである。というのは、 Cl_2 は、低い温度(例えば、約600 以下)で効率的に解離するからである。水素と Cl_2 との間の非適合性のために、水素以外のキャリアガス、例えば、窒素を、 Cl_2 と共に使用してもよい。同様に、解離温度の低いシリコン源(例えば、シラン、ジシラン、等)を使用してもよい。

20

【0017】

シリコンエピタキシャル膜形成プロセスに対して Cl_2 をエッチングガスとして使用すると、得られるシリコンエピタキシャル膜の表面の形態学的悪化を招くことがある。特定の理論によって束縛することを望まないが、 Cl_2 は、シリコンエピタキシャル膜表面を過剰に積極的に攻撃し、ピット等を形成することがある。 Cl_2 の使用は、シリコンエピタキシャル膜が炭素を含むときに特に問題となることが分かった。

【0018】

前記で援用した2005年9月14日に出願された“USE OF Cl_2 AND/OR HCl DURING SILICON EPITAXIAL FILMFORMATION”と題する米国特許出願第11/227,974号は、シリコンエピタキシャル膜形成プロセス中に Cl_2 をエッチングガスとして使用する方法であって、エピタキシャル膜表面を形態学的に改善できる方法を提供する。この方法は、例えば、2004年12月1日に出願された前記で援用された米国特許出願第11/001,774号(管理番号9618)に説明された交互ガス供給(AGS)プロセスと共に使用されてもよい。幾つかの実施形態では、シリコンエピタキシャル膜形成プロセスのエッチング段階中には、 Cl_2 及び HCl の両方が使用される。 HCl の存在は、格子 HCl が解離し得る低い基板温度(例えば、約600 以下)でも、 Cl_2 の積極性を見掛け上減少する。更に、AGSプロセス中に、 HCl は、(例えば、表面を形態学的に改善するために)プロセスの堆積及びエッチング段階中に連続的に流れることができる。

30

【0019】

本発明の少なくとも1つの態様によれば、移送チャンバ及び少なくとも2つの処理チャンバを含むクラスターツールが提供される。第1の処理チャンバは、第2の処理チャンバ内でエピタキシャル膜形成を行う前に、基板を洗浄するのに使用できる。クラスターツールは、基板の取り扱い中にクラスターツール全体にわたり真空を維持するためにシールされる。クラスターツールに真空を維持することで、基板の汚染物(例えば、 O_2 、粒状物体、等)への露出を防止することができる。

40

【0020】

従来のエピタキシャル膜形成システムでは、基板がエピタキシャル堆積チャンバへロードされ、自然の二酸化シリコン層又は他の汚染物を基板から除去するためにエッチングが行われる。典型的に、水素を使用して、自然の二酸化シリコン層を除去する。その後、エピタキシャル堆積チャンバ内に選択的エピタキシーを使用して、基板上にエピタキシャル膜を形成する。

50

【 0 0 2 1 】

本発明によれば、個別の洗浄チャンバを使用して、エピタキシャル膜形成の前に基板を洗浄する。より詳細には、基板は、第1の処理チャンバ内で洗浄されて、エピタキシャル膜形成のために（真空下で）第2の処理チャンバへ移送される。個別の洗浄チャンバを使用することで、エピタキシャル膜形成チャンバ内で使用するには不適であるかもしれない洗浄ガスを使用することが許される。例えば、従来、エピタキシャル膜形成の前にシリコン基板から二酸化シリコンを洗浄するために水素を使用している。しかしながら、上述したように、 Cl_2 を使用する低温度のエピタキシープロセス中には、水素の使用が望ましくないことがある。個別の洗浄チャンバの使用を通して、エピタキシャル膜形成チャンバを水素（又は他の望ましくないガス）に露出せずに水素を使用して基板を洗浄することができる。本発明のこれら及び他の態様は、図1から4を参照して以下に説明する。

10

【 0 0 2 2 】

図1は、本発明により提供されるクラスターツール100の上面図である。このクラスターツール100は、基板ハンドラー104を収容する移送チャンバ102を備えている。移送チャンバ102は、第1のロードロック106a、第2のロードロック106b、第1の処理チャンバ108、第2の処理チャンバ110、及び必要に応じて、（仮想線で示す）第3の処理チャンバ112に結合される。これより少数又は多数の処理チャンバが使用されてもよく、又、コントローラ113が各チャンバと通信し、及び/又は各チャンバ内で遂行されるプロセスを制御することができる。処理チャンバ108、110、112の1つ以上が、（以下に述べる）紫外線装置114a-cを（それに隣接して、それに取り付けて、及び/又はその中に固定して）含むことができる。

20

【 0 0 2 3 】

移送チャンバ102は、基板が基板ハンドラー104によりロードロックチャンバ106a-bと、処理チャンバ108、110、112と、移送チャンバ102との間を通過されるときに、真空を維持するためにシールされる。クラスターツール100の全体にわたり真空を維持することで、汚染物（例えば、 O_2 、粒状物体、等）への基板の露出を防止することができる。

【 0 0 2 4 】

ロードロックチャンバ106a-bは、ファクトリーインターフェイス116又は別のソースから移送チャンバ102へ基板を移送することのできるいずれの従来のロードロックチャンバを含んでもよい。

30

【 0 0 2 5 】

本発明の少なくとも1つの実施形態では、第1の処理チャンバ108は、エピタキシャル膜形成の前に基板を洗浄するように適応される。例えば、第1の処理チャンバ108は、Ar、He、 H_2 、又は N_2 スパッタリングのような適当な前洗浄プロセスを使用して、エピタキシャル膜形成の前に自然酸化物を除去するか、さもなければ、基板の表面を洗浄する従来の前洗浄チャンバでよい。又、 Cl_2 や他の塩素系洗浄プロセスを使用してもよい。

【 0 0 2 6 】

第2の処理チャンバ110、及び/又はもし使用されれば、第3の処理チャンバ112は、いずれの適当なエピタキシャル膜形成チャンバを含んでもよい。例示的なエピタキシャル膜チャンバは、カリフォルニア州サンタクララに所在するアプライドマテリアルズ社から入手できるEpiCentura（登録商標）システム及びPolyGen（登録商標）システムに見ることができるが、他のエピタキシャル膜形成及び/又はシステムを使用してもよい。

40

【 0 0 2 7 】

各プロセスチャンバ108、110及び112は、エピタキシャル膜形成中に必要なガスを受け取るために適当なガス供給源に結合される。例えば、第1の処理チャンバ108は、水素源に結合され、第1の処理チャンバ108内で遂行される前洗浄プロセス中に水素を受け取ることができる。同様に、第2及び/又は第3の処理チャンバ110、112

50

は、キャリアガス（例えば、水素、窒素、等）源、エッチングガス（例えば、 HCl 、 Cl_2 、等）源、シリコン源（例えば、シラン、ジシラン、等）、炭素源、ゲルマニウム源、他のドーパ剤源、等に結合されてもよい。

【0028】

本発明の幾つかの実施形態では、第1の処理チャンバ108は、第2の処理チャンバ110内でエピタキシャル膜形成を行う前に、水素を使用して基板を前洗浄するように適応される。第2の処理チャンバ110は、基板上にエピタキシャル膜を形成する間に水素以外のキャリアガス、例えば、窒素を使用するように適応される。例えば、第2の処理チャンバ110は、窒素のキャリアガスを Cl_2 及び/又は HCl 並びに適切なシリコン源と共に使用して、基板上にエピタキシャル層を形成することができる（例えば、前記で援用した2005年9月14日に出願された米国特許出願第11/227,974号（管理番号9618/P1）に記載されたようにAGS又は他のエピタキシャルプロセスを経て）。又、炭素、ゲルマニウム及び/又は他のドーパ剤を使用してもよい。必要に応じて、第3の処理チャンバ112内で、同様の又は他のエピタキシャルプロセスを遂行してもよい。

10

【0029】

個別の洗浄チャンバ（第1の処理チャンバ108）を使用することで、エピタキシャル膜形成チャンバ（第2及び/又は第3の処理チャンバ110、112）内で使用するのに適さないかもしれない洗浄ガスの使用が許される。上述した実施例において、第2の処理チャンバ110内でのエピタキシャル膜形成中に Cl_2 がエッチング剤として使用されるときには、（例えば、水素と Cl_2 との間の不適合性のために）第2の処理チャンバ110内に水素を存在させることが望ましくない。従って、第1の処理チャンバ108のような個別の前洗浄チャンバを使用することで、エピタキシャル膜形成に使用される処理チャンバへ水素を導入せずに、水素を使用して基板を洗浄することが許される。

20

【0030】

別の態様として、第1の処理チャンバ108は、 Cl_2 プロセスを使用し、例えば、 Cl_2 及び/又は HCl を窒素キャリアガスと共に（例えば、前記で援用した2005年9月14日に出願された米国特許出願第11/227,974号（管理番号9618/P1）に述べたように低温AGSエピタキシャル膜形成プロセス中に使用される同じエッチング化学物質）使用することにより、基板を前洗浄するのに使用されてもよい。その後、水素キャリアガスを使用する従来の選択的エピタキシープロセスを使用して、第2及び/又は第3の処理チャンバ110、112内で基板上にエピタキシャル層を形成することができる。これら及び他の方法の実施例を、図2から4を参照して以下に説明する。

30

【0031】

図2は、本発明によるエピタキシャル膜形成の第1の方法200のフローチャートである。

【0032】

この方法200は、ステップ201で開始する。ステップ202において、エピタキシャル膜形成の前に、前洗浄チャンバ（例えば、第1の処理チャンバ108）内で基板を前洗浄することができる。前洗浄プロセスは、第1ガス（例えば、水素、窒素、塩素、等）を使用することができる。

40

【0033】

ステップ204において、基板は、前洗浄チャンバから堆積チャンバ（例えば、第2の処理チャンバ110）へ（例えば、基板ハンドラー104により）移送することができる。例えば、この移送は、真空中に維持された移送チャンバ102を通して行うことができる。

【0034】

基板の移送（ステップ204）に続いて、ステップ206において堆積チャンバ内で基板上にエピタキシャル層を形成することができる。エピタキシャル層は、ステップ202において前洗浄チャンバで使用した第1ガスを使用せずに、基板上に形成することができ

50

る。(ステップ204でまだ使用されていないという条件で)使用できるガスは、例えば、窒素、水素、ヘリウム、アルゴン、等をキャリアガスとして、 HCl 、 Cl_2 、その組合せ、等をエッチングガスとして、シラン、ジシラン、等をシリコン源として含み、又、種々の他のガス、例えば、ゲルマニウム源、炭素源又は他のドーパ剤源を含む。

【0035】

もし必要であれば、前洗浄チャンバ又は堆積チャンバ内の Cl 含有種又は他の種を(例えば、紫外線装置114bにより)活性化してもよい。

【0036】

ステップ206においてエピタキシャル層を堆積した後に、ステップ208において、基板を(基板ハンドラー104により)第2の堆積チャンバ(例えば、第3の処理チャンバ112)へ移送することができる。基板は、真空下で(移送チャンバ102を通して)移送される。

10

【0037】

ステップ210において、適当なキャリアガス、エッチングガス、シリコン源、ドーパ剤源、等を使用して、第2の堆積チャンバ内で基板上に付加的なエピタキシャル層を形成することができる。

【0038】

第2の堆積チャンバ(例えば、第3の処理チャンバ112)内の Cl 含有種又は他の種を(例えば、紫外線装置114cにより)活性化してもよい。この方法200は、ステップ212において終了となる。

20

【0039】

図3は、本発明によるエピタキシャル膜形成の第2の方法300のフローチャートである。

【0040】

この方法300は、ステップ301で開始する。ステップ302において、エピタキシャル膜形成の前に、前洗浄チャンバ(例えば、第1の処理チャンバ108)内で基板を前洗浄することができる。前洗浄プロセスは、従来の水素プロセスを使用して基板から酸化シリコン層を除去するために水素ガスを使用することができる。

【0041】

ステップ304において、基板は、前洗浄チャンバから堆積チャンバ(例えば、第2の処理チャンバ110)へ(例えば、基板ハンドラー104により)移送される。この移送は、真空下で(移送チャンバ102を通して)行われる。

30

【0042】

基板の移送(ステップ304)に続いて、ステップ306において、堆積チャンバ内で基板上にエピタキシャル層を形成することができる。エピタキシャル層は、前洗浄チャンバ(ステップ302)に使用された水素ガスを使用せずに、基板上に形成される。使用できるガスは、例えば、窒素、ヘリウム又はアルゴンのキャリアガスを含み、 HCl 及び/又は Cl_2 をエッチングガスとして含み、シラン、ジシラン、等をシリコン源として含み、更に、種々の他のガス、例えば、ゲルマニウム源、炭素源又は他のドーパ剤源を含む。

【0043】

40

もし必要であれば、堆積チャンバ(例えば、第2の処理チャンバ110)内の Cl 含有種を、例えば、紫外線装置114bにより、活性化してもよい。

【0044】

ステップ306におけるエピタキシャル層の堆積の後に、ステップ308において、基板を第2の堆積チャンバ(例えば、第3の処理チャンバ112)へ(基板ハンドラー104により)搬送することができる。基板は、真空下で(移送チャンバ102を通して)移送される。

【0045】

ステップ310において、適当なキャリアガス、エッチングガス、シリコン源、ドーパ剤源、等を使用して、第2の堆積チャンバ内で基板上に付加的なエピタキシャル層を形成

50

することができる。エピタキシャル層は、水素で形成されてもよいが、水素なしに形成されるのが好ましい。

【 0 0 4 6 】

第2の堆積チャンバ（例えば、第3の処理チャンバ112）内のC1含有種又は他の種を、例えば、紫外線装置114cにより、活性化してもよい。この方法300は、ステップ312において終了となる。

【 0 0 4 7 】

図4は、本発明によるエピタキシャル膜形成の第3の方法400のフローチャートである。

【 0 0 4 8 】

この方法400は、ステップ401で開始する。ステップ402において、エピタキシャル膜形成の前に、前洗浄チャンバ（例えば、第1の処理チャンバ108）内で基板を前洗浄することができる。前洗浄プロセスは、C1₂を（洗浄ガスとして）使用することができる。例えば、C1₂は、HC1を伴う場合も伴わない場合も、窒素キャリアガスと共に使用して、二酸化シリコン又は他の汚染物を基板からエッチングすることができる。例示的なC1₂エッチングプロセスが、参考としてここに全体を援用する2005年1月28日に出願された米国特許出願第11/047,323号（管理番号9793）に述べられている。例えば、キャリアガス及びC1₂は、シリコン源を伴う場合も伴わない場合も、約500から700の範囲の基板温度を使用してシリコン含有表面をエッチングするのに使用できる。もし望ましい場合には、紫外線装置114aを使用して、（例えば、低いC1流量及び/又は低い温度を許すために）基板の洗浄に必要なC1含有種又は他の種を活性化することができる。

【 0 0 4 9 】

ステップ404において、例えば、基板ハンドラー104により、前洗浄チャンバから堆積チャンバ（例えば、第2の処理チャンバ110）へ移送される。この移送は、真空中で（移送チャンバ102を通して）行われる。

【 0 0 5 0 】

基板の移送（ステップ404）に続いて、ステップ406において、堆積チャンバ内で基板上にエピタキシャル層を形成することができる。エピタキシャル層は、水素キャリアガスを使用するAGS又は従来の選択的エピタキシーのような適当なエピタキシー形成方法を使用して基板上に形成することができる。

【 0 0 5 1 】

ステップ406におけるエピタキシャル層の堆積の後に、ステップ408において、例えば、基板ハンドラー104により第2の堆積チャンバ（例えば、第3の処理チャンバ112）へ基板を移送することができる。基板は、真空中で（移送チャンバ102を通して）移送される。

【 0 0 5 2 】

ステップ410において、第2の堆積チャンバ内で基板上にエピタキシャル層を形成することができる。エピタキシャル層は、適当なエピタキシー形成方法を使用して基板上に形成することができる。

【 0 0 5 3 】

この方法は、ステップ412で終了となる。

【 0 0 5 4 】

以上の説明は、本発明の例示のための実施形態を開示したに過ぎない。当業者であれば、以上に開示した装置及び方法の、本発明の範囲内に入る変更が容易に明らかであろう。例えば、ここに述べた洗浄及びエピタキシャル形成プロセスは、主として、水素及びC1₂プロセスであったが、第1、第2、及び/又は第3の処理チャンバ108、110、112には、他のガスを使用してもよいことを理解されたい。

【 0 0 5 5 】

従って、例示のための実施形態に関して本発明を開示したが、他の実施形態も、特許請

10

20

30

40

50

求の範囲で規定された本発明の精神及び範囲内に包含されることを理解されたい。

【図面の簡単な説明】

【0056】

【図1】本発明の実施形態に基づくクラスターツールを例示する上面図である。

【図2】本発明の実施形態に基づきエピタキシャル膜を形成する第1の方法を例示するフローチャートである。

【図3】本発明の実施形態に基づきエピタキシャル膜を形成する第2の方法を例示するフローチャートである。

【図4】本発明の実施形態に基づきエピタキシャル膜を形成する第3の方法を例示するフローチャートである。

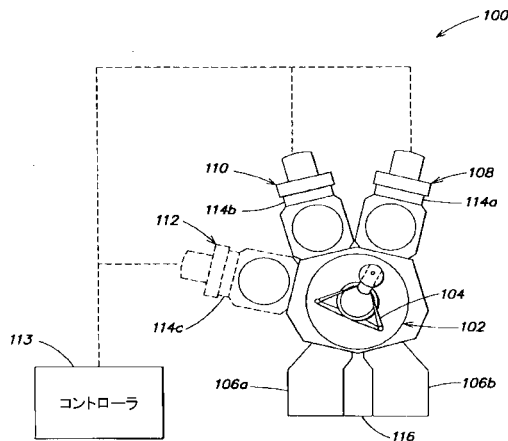
【符号の説明】

【0057】

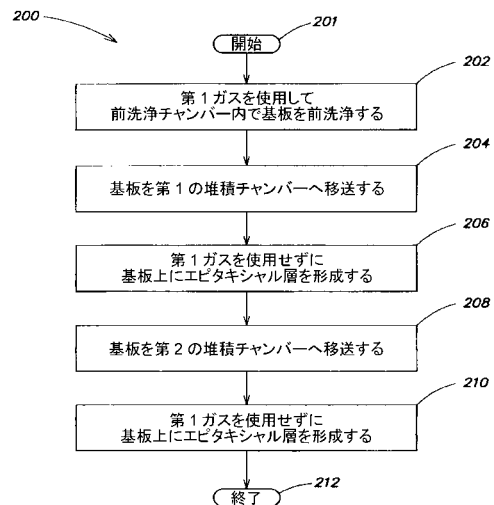
100 ... クラスターツール、102 ... 移送チャンバ、104 ... 基板ハンドラー、106a ... 第1ロードロック、106b ... 第2ロードロック、108 ... 第1の処理チャンバ、110 ... 第2の処理チャンバ、112 ... 第3の処理チャンバ、113 ... コントローラ、114a - c ... 紫外線装置、116 ... ファクトリーインターフェイス

10

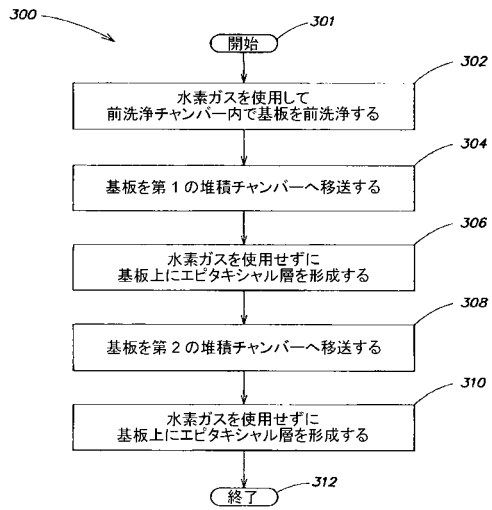
【図1】



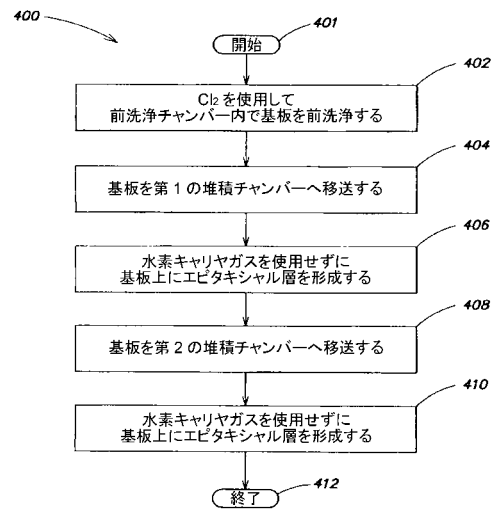
【図2】



【図 3】



【図 4】



フロントページの続き

(72)発明者 サモイロフ, アルカディ, ブイ.
アメリカ合衆国, カリフォルニア州, サニーヴェール, セント メリー アヴェニュー 8
1 1 3 6

審査官 大塚 徹

(56)参考文献 特開2003-077844(JP,A)
特開2005-243924(JP,A)
特開2003-096511(JP,A)
特開2001-156077(JP,A)
特開2006-054279(JP,A)
特開2004-165571(JP,A)

(58)調査した分野(Int.Cl., DB名)
H01L 21/205
C23C 16/24